JUMP BEFEHLE

j <Label> CLK **PCWrite** ■ Fetch + PC setzen Branch Control **PCSrc** IorD Unit MemWrite ALUControl 20 ■ Decode ALUSrcB 1:0 **IRWrite ALUSrcA** 31:26 RegWrite Funct CLK CLK CLK CLK CLK CLK ■ Adresse wird vom WE WE3 25:21 Α1 Assembler berechnet RD1 SrcA Zero Instr RD 20:16 ALUResult A2 RD2 00 ΕN 20:16 SrcB Instr/Data CLK АЗ 15:11 Memory Register File WD3 WD Data <<2 Immediate 15:0 Sign Extend 24

JUMP BEFEHLE

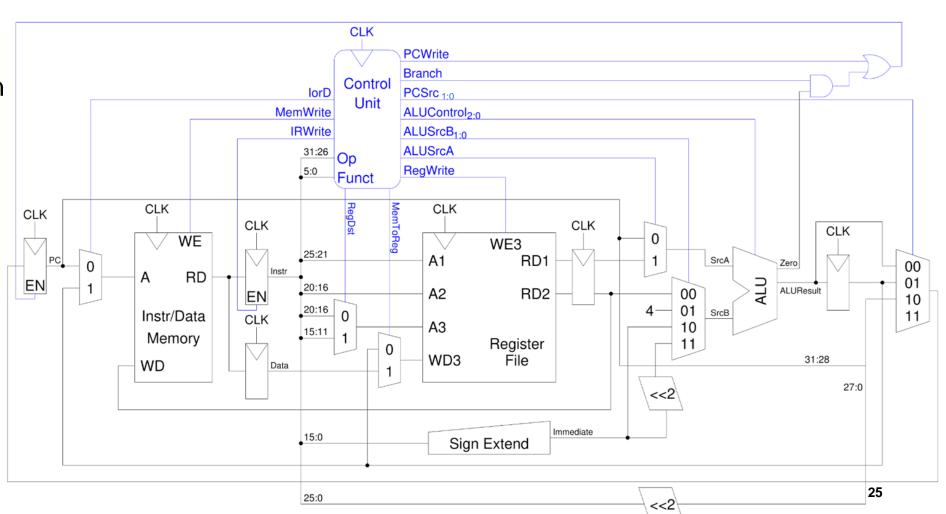
j <Label>

■ Fetch + PC setzen

■ Decode

■ Sprung ausführen

Adresse wird vom Assembler berechnet





RESULTIERENDER ENDLICHER AUTOMAT

- Load Word
- Store Word
- R-Type Befehle
- Branch Befehle
- I-Type Befehle
- Jump Befehle

- Fehlende Signale für Multiplexer sind *don't care*
- Fehlende EN-Signale sind 0

