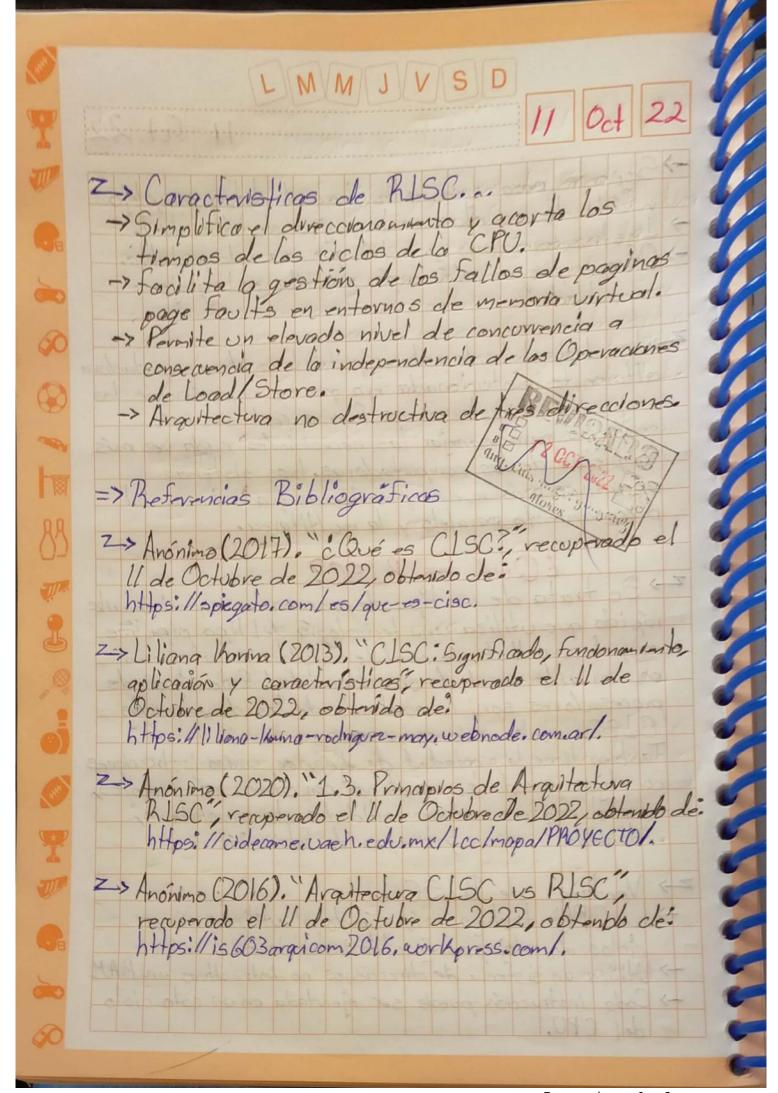


LMMJVSD d Qué es C15C? 2> Es un tipo de arquitectura de computadora en la que la Unidad de procesamiento central (CPU) admite cientos de instrucciones. Lo que significa co que las competadoras compatibles con CLSC que incluyen la mayoria de las computadoras personales del mercado, pueden realizar una amplia variedad de taveas informáticas. De reduce la contidad de instrucciones de un software y se ignora el número de ciclos por instrucción se especializa en over instrucciones complejas en el Mardware, ya que el nordware simpre sera más rapido que el Sottware. Z>Aplicación de CISC. -> Esta arquitectura es utilizada desde hace 13 años, de Software, donde an ella representa una considerable inversión y asegura a estas familias de procesadores un mercado creciente. En este tipo de equipos, el sottware de aplicación, se ejenta bajo el sistema operativo UNLX, el cual es eserito en languaje C, por lo que las arquitecturas RISC actuales estan adaptadas y optimizadas para este lenguaje de alto nivel. Z> Características de CLSC. -> La microprogramación es una covacterística importante y esencial de cosi todos los arquitecturos CLSC. -> La microprogranación significa que codo instrución de máquina es interpretada por un microprograma localizado en una Memoria en el ciraito integrado del procesador.

LMMJVSD 11 Oct 22 -> Soporte para una estructura de datos complejo > fácil de compilar en lenguajes de alto nivel. > Instrucciones más grandes que una sola palabra. > Ofrece programación más sencilla en lenguaje ensamblador. Z> La desventaja de esta arquitectura de computadora altamente evolucionada era que se requeria que las conjuntos de instrucciones furan cada vez más complejos para manejar las necesidades cada vez más complejas de las computadoras. Los sistemas operativos más nuevos permitteron y alentaron el procesamento paralelo y la moltitorea. ¿ Qué es RISC? Z> Se trata de un tipo de procesador especialmente rápido que utiliza una tecnología del tipo pipeline muy desarrollada, lo cual le faculta para operar con un alto nivel de simultaneidad. Este tipo de procesadores son lo contrario de los denominados CLSC, mucho más comunes. Tambien Hene la propiedod de éjecutor vovios instrucciones complejos cuando se combinan con otras más simples, la val requiere menor contidades de transistores, reduciendo costes y tiempos de tabricación. 27 Ventajas de RISC ... -> La CPO trabaja mós vápido al utilizar menos ciclos de reloj para ejecutar instrucciones. -> Utiliza un sistema de direcciones no destructivas en RAM. -> Cada instrucción puede ser ejecutada en un solo ciclo del CPO.



LMMJVSD 2.3. fundermotos de Inteligendo ala trajeció Tiemo: Operto nidad, actualizada, francia, período de timpos Continuos: Exactitud, importancia, integridad, spection, a conce, desempeno. Forma: Claridad, detalle, order, presentación. Estructurado: Específican los procedimentos a siguir Seml estructuradas: Parte intermedia. -> Los sistemas de aposo a la toma de a Docketto son sistemos de información bosados en comportadora que propordonon apoyo de Información interactiva a administradores y profesionales de negodos durante el uso de tomo do desidones. ¿ Qué es inteligencia? de negocios Es la combinación de prácticos, capacidades y tecnologias usadas por las campañas para recopilar e Integrar la enformación Bose de Datos - Big Dofa. → DBSM -> Valomen · Normalización -7 Vorvedod -> Veloudod · Operación es · Roducción de Redendancia · Almacenes de datos · Diccionorio de Potos · Compo tadán en la · Diagramas. memorian

