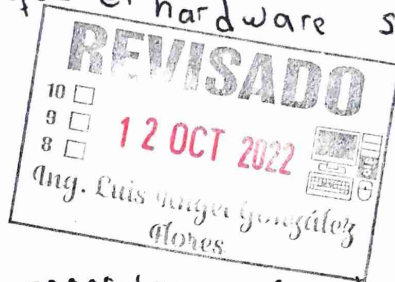


¿Qué es CISC?

Es una gran colección de instrucciones que van desde simples a muy complejas y especializadas a nivel de lenguaje de ensamblador. CISC es un sistema de instrucciones desarrollado por Intel que requieren de mucho tiempo para ser ejecutadas completamente. Se reduce la cantidad de instrucciones de un software y se ignoran el número de ciclos por instrucción. Se especializa en crear instrucciones complejas en el hardware, ya que el hardware siempre será más rápido que el software.

Características



- El tamaño del código es pequeño
- Las instrucciones complejas suelen necesitar más de un ciclo de reloj para ejecutar el código.
- Se requieren menos instrucciones
- Ofrece Programación más sencilla en lenguaje ensamblador
- Soporte para una estructura de datos compleja y fácil de compilar en lenguajes de alto nivel.
- Compuesto por menos registros y más modos de direccionamiento, habitualmente entre 5 y 20
- Instrucciones más grandes que una sola palabra
- Se enfatiza la construcción de instrucciones en el hardware

Ventajas

- Tamaño de código corto
- Menos instrucciones
- El compilador requiere poco esfuerzo

Heilin Gotzin Real
Rojas
[Signature]

¿Qué es RISC?

Es una arquitectura de procesadores basada en una colección de instrucciones simples y altamente personalizadas. RISC se construye para minimizar el tiempo de ejecución de una instrucción, optimizando y limitando el número de instrucciones.

La arquitectura RISC tiene la capacidad de por cada ciclo de instrucción se da solo un ciclo de reloj. Cada ciclo debe contener estos 3 parámetros: buscar, decodificar y ejecutar. También tiene la propiedad de ejecutar varias instrucciones complejas cuando se combinan con otras más simples. Requiere menor cantidad de transistores, reduciendo costes y tiempos de fabricación.

Características.

- Para ejecutar una instrucción se requiere un ciclo de reloj
- La técnica de canalización ejecuta múltiples partes o etapas
- Están optimizados basándose en múltiples registros que se pueden usar para el almacenamiento de instrucciones y la respuesta rápida del procesador y se minimicen las interacciones con la memoria del sistema
- Soporta modo de direccionamiento simple
- Usan instrucciones LOAD y STORE
- Reducen los tiempos de ejecución de procesos
- Mejor rendimiento
- Requieren de menos transistores y menos energía