Z > Es un tipo de arquitectura de computadora en la que la Unidad de procesamiento central (CPU) admite cientos de instrucciones. Lo que significa es que las computadoras compatibles con CLSC que incluyen la mayoria de las computadoras personales del mercado, pueden realizar una amplia variedad de taveas informáticas.

Se reduce la contidad de instrucciones de un software y se ignora el número de ciclos por instrucción se especializa en over instrucciones complejas en el Mardware, ya que el hardware simpre sera más rapido que el Boftware.

Z-> Aplicación de CLSC.

-> Esta arquitectura es utilizada desde hace 15 años, permittendo el desarrollar un gran número de productos de Software, donde en ella representa una considerable inversión y asegura a estas familias de procesadores un mercado creciente.

En este tipo de equipos, el software de aplicación, se ejenta bajo el sistema operativo UNLX, el cual es escrito en languaje. C, por lo que las arquitecturas RISC actuales estan adaptadas y aptimizadas para este lenguaje de alto nivel.

Z> Caracteristicas de CLSC.

-> La microprogramación es una covacterística importante y esencial de cosi todas los arquitecturas CLSC.

La micro progranación significa que cada instrucción de máquina es interpretada por un microprograma localizado en una memoria en el circuito integrado del procesador.

-> Soporte para una estructura de datos complejo v fácil de rompilar en lenguajes de alto nivel.

> Instrucciones más grandes que una sola palabra.

-> Ofrece programación más sencilla en lenguaje

ensamblador

Z> La desventaja de esta arquitectura de computadora altamente evolucionada eva que se requería que los conjuntos de instrucciones furran cada vez más complejos para manejar las necesidades cada vez más complejas de las computadoras. Los sistemas operativos más nuevos permittevon y alentaron el procesamento paralelo y la multitarea.

¿ Qué es RISC? 2) Se trata de un tipo de procesador especialmente rápido que utiliza una tecnología del tipo pipeline muy desarrollada, lo cual le faculta para operar con un alto nivel de simultaneidad. Este tipo de procesadores son lo contrario de los denominados

CLSC, mucho más com unes. Tambien tiene la propreded de éjecutor vovrios instrucciones complejos ruando se combinan con otras más simples, la val requiere menor contidades de tronsistores, reduciendo costes y tiempos de tabricación.

2> Ventajas de RISC ...

-> La CPO trabaja más rápido al utilizar menos ciclos de relaj para ejecutar instrucciones.

-> Utiliza un sistema de direcciones no destructivas en KAM. -> Cada instrucción puede ser ejecutada en un solo ciclo

Z > Caractoriofings de RISC
-> Simplifica el divercoloramento y acorta los
-> facilità la gration de los tallos de paginos
constancia de la independencia de las Operaciones
de Load Store.
=> Referencias Bibliográficos
=> Retriencias Bibliograticos
2 > Anónimo (2017). "¿Qué es CLSC?, recuperado el 11 de Octubre de 2022, obtenido de: https://spiegato.com/es/que-es-cisc.
aplicación y características, receperado el 11 de
Z-> Liliana l'horina (2013). "CLSC: Significado, fundonamente, aplicación y características, receperado el 11 de Octubre de 2022, obtenido de. https://liliana-lamina-rodriguer-may.webnode.com.ar/.
2 > Anónimo (2020). "1.3. Principios de Arquitectura BLSC, resuperado el Ude Octubre de 2022, obtento de: https://cidecame.vaeh.edv.mx/lcc/mopa/PROYECTO/.
2 > Anónimo (2016). Arquitectura CLSC us RLSC
Anónimo (2016). Arquitectura CLSC us RLSC. recuperado el 11 de Octubro de 2022, abtombo de: https://is603arquicom2016. workpress.com/.
end of the same of successful set in the state of the same of the