



دانشکده مهندسی کامپیوتر

دانشگاه صنعتی امیرکبیر

تحویل در روز دوشنبه مورخ ۱۳۹۶/۱۲/۷ ساعت ۲۳:۵۵ از طریق سایت درس

قبل از شروع به حل سوال ها لازم است توضيحات زير را مطالعه كنيد:

هر تمرین از چهار بخش تشکیل شده است.

- ۱ سوالهای اختیاری: سوالهای این بخش به مرور و یادآوری مفاهیم درسی بر مبنای مطالب گفته شده در کلاس می پردازند. متأسفانه نمرهای به حل این سوالها تعلق نمی گیرد.
- ۲- تحلیل و طراحی مدارهای دیجیتال: هدف سوالهای این بخش، درك مفاهیم درسی و افزایش قدرت تحلیل و طراحی مدارهای دیجیتال است. حل این سوالها مورد بررسی قرار خواهد گرفت و به آن نمره تعلق می گیرد.
- ۳- پیاده سازی مدارهای دیجیتال: هدف این بخش افزایش مهارت پیاده سازی مدارهای دیجیتال و بررسی صحت عملکرد مدار را است. حل این سوالها مورد بررسی قرار خواهد گرفت و به آن نمره تعلق می گیرد.

(برای انجام این بخش، ابزار Vivado شرکت Xilinx موردنیاز خواهد بود. این ابزار در نسخههای مختلف ویندوز و همچنین لینوکس قابل نصب است).

۴ سوالهای امتیازی: سوالهای این بخش ممکن است کمی فراتر از مطالب گفته شده در کلاس بوده و به نسبت سایر بخشها نیاز به تلاش بیشتری داشته باشد. به حل این سوالها نمره ی اضافی تعلق می گیرد.

هر گونه سوال یا ابهام در زمینه تمرینات را با ما درمیان بگذارید.

j.talafy@aut.ac.ir hanie.ghasemy@gmail.com

نیست نشان زندگی، تا نرسد نشان تو.... موفق باشید.





دانشکده مهندسی کامپیوتر

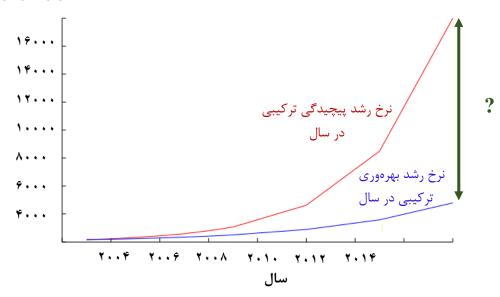
دانشگاه صنعتی امیرکبیر

تحویل در روز دوشنبه مورخ ۱۳۹۶/۱۲/۷ ساعت ۲۳:۵۵ از طریق سایت درس

سوالهاي اختياري

- ١. اولين مرحله طراحي، توصيف طرح است. اين مرحله چگونه انجام ميشود؟
- ۲. پس از توصیف یک طرح توسط زبانهای توصیف سختافزار، گامهای ضروری برای پیادهسازی مدار
 واقعی چیست؟ ورودی و خروجی هر گام را مشخص کنید.
 - ۳. در شکل زیر فاصله مشخص شده نشانگر چیست؟ توضیح دهید.

تعداد ترانزیستور بر تراشه



- ۴. انواع سطوح تجرید در توصیف سختافزار را نام ببرید.
- ۵. توصیف سخت افزاری به صورت Register Transfer Level چه تفاوتی با سطح گیت دارد؟ توضیح دهید.
 - ۶. Entity بلوک مشخص شده را با زبان VHDL توصیف کنید.







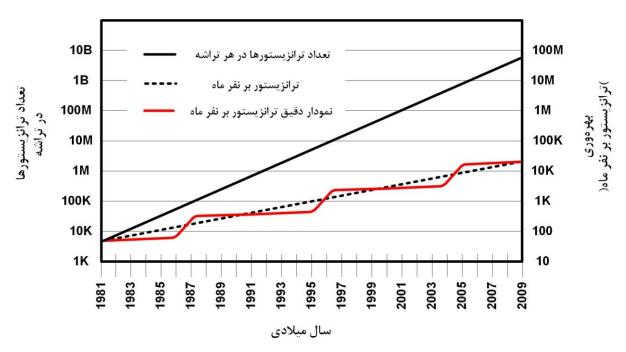
دانشکده مهندسی کامپیوتر

دانشگاه صنعتی امیرکبیر

تحویل در روز دوشنبه مورخ ۱۳۹۶/۱۲/۷ ساعت ۲۳:۵۵ از طریق سایت درس

تحلیل و طراحی مدارهای دیجیتال

۱. در نمودار دقیق ترانزیستور بر نفر سال ماه که با رنگ قرمز در شکل مشخص شده است، سه جهش
 دیده می شود. علت این سه جهش چیست؟



۲. معادلات بولین زیر را درنظر بگیرید. فرض کنید تأخیر هر گیت n-ورودی برابر 2.5+0.5n است. هر معادله بولین را با مداری پیاده سازی کنید که بدترین مسیر از ورودی ها به خروجی دارای کمترین تأخیر باشد. این تأخیر را محاسبه کنید. تمامی معادلات ۴ ورودی هستند و شما می توانید از گیتهای XOR ،NOT ،OR ،AND و NAND با تعداد ورودی دلخواه استفاده کنید.

a)
$$(\overline{(AB)} + C) + \overline{D}$$

b)
$$(A + C)B + A(C + B)$$

۳. مدارهایی که در سوال ۲ طراحی کردید، با استفاده از LUTهای دو-ورودی پیادهسازی کنید. فرض کنید هر LUT دو ورودی دارای تأخیر 3.5 واحد زمانی است. تأخیر هر مدار را نیز حساب کنید.

۴. شکل زیر ساختار داخلی یک PAL 16R8 را نشان میدهد. اتصالات این تراشه را طوری برقرار کنید تا بهطور همزمان دو تابع زیر را پیادهسازی کنند.

a)
$$(\overline{(AB)} + C) + \overline{D}$$

b)
$$(A + C)B + A(C + B)$$

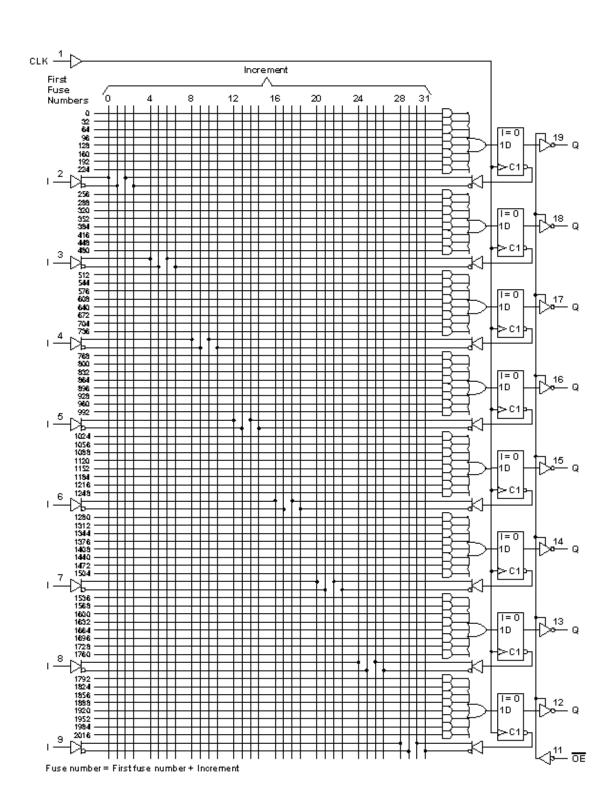




دانشكده مهندسي كامپيوتر

دانشگاه صنعتی امیرکبیر

تحویل در روز دوشنبه مورخ ۱۳۹۶/۱۲/۷ ساعت ۲۳:۵۵ از طریق سایت درس







دانشكده مهندسي كامپيوتر

دانشگاه صنعتی امیرکبیر

تحویل در روز دوشنبه مورخ ۱۳۹۶/۱۲/۷ ساعت ۵۵:۲۳ از طریق سایت درس

پیادهسازی مدارهای دیجیتال

۵. با استفاده از زبان توصیف سختافزار VHDL مدارهای زیر را در سطح گیت، بهصورت ساختاری توصیف کنید.

- a) $(\overline{(AB)} + C) + \overline{D}$
- b) (A + C)B + A(C + B)
- ۶. برای هر یک از مدارها فایل Testbench مناسب را نوشته و عملکرد مدار توصیف شده را با استفاده از
 ابزار ISim در نرمافزار Vivado با اعمال چندین ورودی مختلف شبیه سازی کنید.
- ۷. شماتیک RTL مدار را توسط ابزار تولید کنید. آن را با مداری که خودتان در سوال ۲ طراحی کرده بودید مقایسه کنید.
- ۸. شماتیک بعد از سنتز مدار را توسط ابزار تولید کنید. آن را با مداری که خودتان در سوال ۳ طراحی کرده بودید مقایسه کنید.





دانشگاه صنعتی امیرکبیر کامپیوتر

تحویل در روز دوشنبه مورخ ۱۳۹۶/۱۲/۷ ساعت ۵۵:۲۳ از طریق سایت درس

زنگ تفریح

۶ فوریه ۲۰۱۸ (۱۹ بهمن ۱۳۹۶) شرکت spaceX موشک Falcon Heavy را بهطور موفقیت آمیز به فضا پرتاب کرد. محموله آزمایشی این پرتاب که در یک مدار بیضی شکل حول خورشید قرار گرفت، خودروی شخصی Elon Musk، موسس شرکت تسلا و spaceX، از نوع تسلا رودستر است. روی بُرد این خودرو که با موشک Falcon Heavy به فضا فرستاده شد، نوشته شده: ساخته شده در زمین؛ توسط انسانها



این موشک از سه پیشران تشکیل شده است. یکی از اهداف طراحی این موشک، استفاده مجدد از قطعات موشک و کاهش هزینههای سفر به خارج از جو است؛ که با فرود موفق دو پیشران، به زیبایی و بهصورت کاملاً همزمان، گامی بلند به سوی آن برداشته شد.

شرکت SpaceX در محصولات خود از تراشههای قابلبرنامهریزی استفاده می کند.





دانشکده مهندسی کامپیوتر

دانشگاه صنعتی امیرکبیر

تحویل در روز دوشنبه مورخ ۱۳۹۶/۱۲/۷ ساعت ۵۵:۲۳ از طریق سایت درس



لحظه پرتاب موشک



لحظه فرود موفقیت آمیز دو پیشران موشک