

Tutoría **semana 16**

Considere el circuito mostrado en la figura 1.

- a) Obtenga los valores lógicos de la salida (V_{out}) para las combinaciones de entrada indicadas en la Tabla 1, e indique también para cada transistor **Q** si este se encuentra cerrado (con una **C**) o abierto (con una **A**) en función de las entradas.

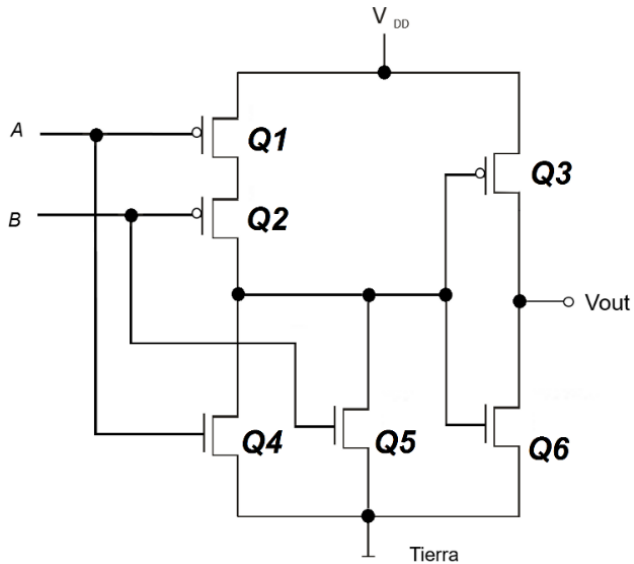


Figura1

Tabla1.

Entradas		Transistores						Salida
A	B	Q1	Q2	Q3	Q4	Q5	Q6	V_{out}
0	0							
0	1							
1	0							
1	1							

Considere el circuito mostrado en la figura 2.

- a) Obtenga los valores lógicos de la salida (V_{OUT}) para las combinaciones de entrada indicadas en la Tabla 2, e indique también para cada transistor **Q** si este se encuentra cerrado (con una **C**) o abierto (con una **A**). (14 puntos)

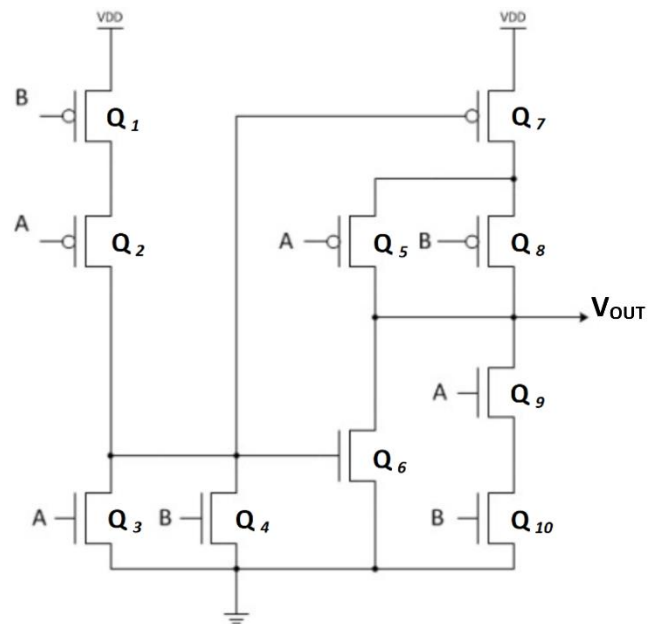


Figura 2

Tabla 2.

[illegible]

Considere la compuerta lógica mostrada en la figura 3. Las terminales A, B y C son entradas del circuito.

a) Complete la tabla de verdad mostrada en la tabla 3.

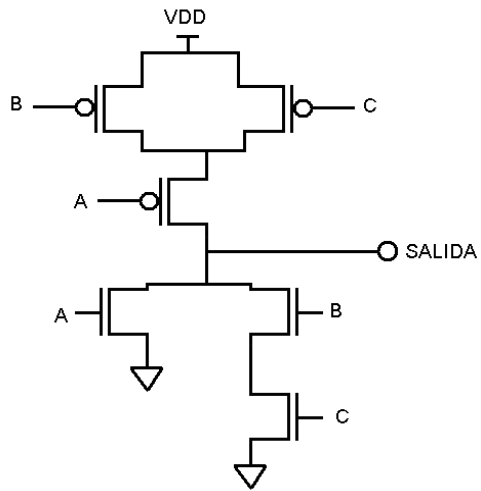


Figura 3.

Tabla 3.

A	B	C	Salida
0	0	0	
0	0	1	
0	1	0	
0	1	1	
1	0	0	
1	0	1	
1	1	0	
1	1	1	