Universidad del Valle de Guatemala Depto. de Ingeniería Mecatrónica y Electrónica Electrónica Digital 2 Prof. Kurt Kellner Diego Mencos Carné 18300

Laboratorio #6

Parte 2

Periféricos	Registro Necesario
Timer	PPTIMER (pág. 288) para determinar que timers están implementados en el
	MCU.
	RCGCTIMER (pág. 335) para restablecer el temporizador de ancho de 32/64
	bits.
UART	PPUART (pág. 295) para determinar si el módulo esta implementado en el
	MCU.
	SRUART (pág. 318) para reestablecer los módulos de UART.
USB	PPUSB (pág. 301) para determinar si el módulo esta implementado en el
	MCU.
	SRUSB (pág. 324) pare reestablecer los módulos de USB.
PWM	PPPWM (pág. 305) para determinar que módulos PWM están
	implementados en el MCU.
	SRPWM (pág. 330) para restablecer los módulos PWM.
ADC	PPACMP (pág. 304) para determinar si el módulo esta implementado en el
	MCU.
	SRADC (pág. 327) para restablecer los módulos de ADC.

Parte 3

Función	Parámetros
SysCtlDelay	Un entero de 32 bits que representa el numero de iteraciones de retraso en cada vuelta. Cada iteración representa a 3 ciclos de reloj. (es importante notar que este delay no será exacto si están habilitadas interrupciones)