Github: https://github.com/mendos1/Submission_Link/tree/master/Tiva_C

Date Submitted:

Task 00: Execute provided code

Youtube Link: https://www.youtube.com/watch?v=kK9jDrDoXZE

Task 01:

Youtube Link: https://www.youtube.com/watch?v=_M0O9h0w6aE

Modified Schematic (if applicable):

Modified Code:

```
// Insert code here
#include <stdint.h>
#include <stdbool.h>
#include "inc/hw_memmap.h"
#include "inc/hw_types.h"
#include "driverlib/sysctl.h"
#include "driverlib/gpio.h"
uint8_t ui8PinData=2;
int main(void)
{
SysCtlClockSet(SYSCTL_SYSDIV_5|SYSCTL_USE_PLL|SYSCTL_XTAL_16MHZ|SYSCTL_OSC_MAIN);
SysCtlPeripheralEnable(SYSCTL_PERIPH_GPIOF);
GPIOPinTypeGPIOOutput(GPIO_PORTF_BASE, GPIO_PIN_1|GPIO_PIN_2|GPIO_PIN_3);
while(1)
{
GPIOPinWrite(GPIO_PORTF_BASE, GPIO_PIN_1| GPIO_PIN_2| GPIO_PIN_3, ui8PinData);
SysCtlDelay(10000000);
GPIOPinWrite(GPIO_PORTF_BASE, GPIO_PIN_1|GPIO_PIN_2|GPIO_PIN_3, 0x00);
SysCtlDelay(10000000);
if(ui8PinData==8) {ui8PinData=2;} else {ui8PinData=ui8PinData*2;}
}
}
```

Task 02:

Youtube Link: **https://www.youtube.com/watch?v=ttQWnLa4Yz0**

Modified Schematic (if applicable):

Modified Code:

```
#include <stdint.h>
#include <stdbool.h>
#include "inc/hw_memmap.h"
```

Github: https://github.com/mendos1/Submission_Link/tree/master/Tiva_C

```
#include "inc/hw_types.h"
#include "driverlib/sysctl.h"
#include "driverlib/gpio.h"

int ui8PinData=2;

int main(void)
{
        SysCtlClockSet(SYSCTL_SYSDIV_5|SYSCTL_USE_PLL|SYSCTL_XTAL_16MHZ|SYSCTL_OSC_M
AIN);

        SysCtlPeripheralEnable(SYSCTL_PERIPH_GPIOF);
        GPIOPinTypeGPIOOutput(GPIO_PORTF_BASE, GPIO_PIN_1|GPIO_PIN_2|GPIO_PIN_3);

        while(1)
        {
            GPIOPinWrite(GPIO_PORTF_BASE, GPIO_PIN_1|GPIO_PIN_2|GPIO_PIN_3, 2);
            //GPIOPinWrite(GPIO_PORTF_BASE, GPIO_PIN_1, ui8PinData);
            SysCtlDelay(10000000);
            GPIOPinWrite(GPIO_PORTF_BASE, GPIO_PIN_1|GPIO_PIN_2|GPIO_PIN_3, 0x00);
            SysCtlDelay(10000000);

            //if(ui8PinData==8) {ui8PinData=2;} else {ui8PinData=ui8PinData*2;}
            GPIOPinWrite(GPIO_PORTF_BASE, GPIO_PIN_1|GPIO_PIN_2|GPIO_PIN_3, 8);
             //GPIOPinWrite(GPIO_PORTF_BASE, GPIO_PIN_1, ui8PinData);
            SysCtlDelay(10000000);
            GPIOPinWrite(GPIO_PORTF_BASE, GPIO_PIN_1|GPIO_PIN_2|GPIO_PIN_3, 0x00);
            SysCtlDelay(10000000);

        GPIOPinWrite(GPIO_PORTF_BASE, GPIO_PIN_1|GPIO_PIN_2|GPIO_PIN_3, 4);
         //GPIOPinWrite(GPIO_PORTF_BASE, GPIO_PIN_1, ui8PinData);
        SysCtlDelay(10000000);
             GPIOPinWrite(GPIO_PORTF_BASE, GPIO_PIN_1|GPIO_PIN_2|GPIO_PIN_3, 0x00);
             SysCtlDelay(10000000);

        GPIOPinWrite(GPIO_PORTF_BASE, GPIO_PIN_1|GPIO_PIN_2|GPIO_PIN_3, 10);
        //GPIOPinWrite(GPIO_PORTF_BASE, GPIO_PIN_1, ui8PinData);
        SysCtlDelay(10000000);
        GPIOPinWrite(GPIO_PORTF_BASE, GPIO_PIN_1|GPIO_PIN_2|GPIO_PIN_3, 0x00);
        SysCtlDelay(10000000);

       GPIOPinWrite(GPIO_PORTF_BASE, GPIO_PIN_1|GPIO_PIN_2|GPIO_PIN_3, 6);
        //GPIOPinWrite(GPIO_PORTF_BASE, GPIO_PIN_1, ui8PinData);
       SysCtlDelay(10000000);
       GPIOPinWrite(GPIO_PORTF_BASE, GPIO_PIN_1|GPIO_PIN_2|GPIO_PIN_3, 0x00);
       SysCtlDelay(10000000);

       GPIOPinWrite(GPIO_PORTF_BASE, GPIO_PIN_1|GPIO_PIN_2|GPIO_PIN_3, 12);
        //GPIOPinWrite(GPIO_PORTF_BASE, GPIO_PIN_1, ui8PinData);
       SysCtlDelay(10000000);
       GPIOPinWrite(GPIO_PORTF_BASE, GPIO_PIN_1|GPIO_PIN_2|GPIO_PIN_3, 0x00);
       SysCtlDelay(10000000);

       GPIOPinWrite(GPIO_PORTF_BASE, GPIO_PIN_1|GPIO_PIN_2|GPIO_PIN_3, 14);
        //GPIOPinWrite(GPIO_PORTF_BASE, GPIO_PIN_1, ui8PinData);
```

Github: https://github.com/mendos1/Submission_Link/tree/master/Tiva_C

```
        SysCtlDelay(10000000);
        GPIOPinWrite(GPIO_PORTF_BASE, GPIO_PIN_1|GPIO_PIN_2|GPIO_PIN_3, 0x00);
        SysCtlDelay(10000000);


         }
}
// Insert code here

--------------------------------------------------------------------------------
```