2° curso / 2° cuatr.

Grado Ing. Inform.

Doble Grado Ing.
Inform. y Mat.

Arquitectura de Computadores (AC)

Cuaderno de prácticas. Bloque Práctico 4. Optimización de código

Estudiante (nombre y apellidos):

Grupo de prácticas:

Fecha de entrega:

Fecha evaluación en clase:

 $PS1="[Fco Javier Merchan Martin \u@\h:\w] \D{\%F \%A}\n$"$

Denominación de marca del chip de procesamiento o procesador (se encuentra en /proc/cpuinfo): *Intel(R) Core(TM) i5-2400 CPU @ 3.10GHz*

Sistema operativo utilizado: Ubuntu 16.04.2 LTS

Versión de gcc utilizada: 5.4.0

Volcado de pantalla que muestre lo que devuelve Iscpu en la máquina en la que ha tomado las medidas

```
Archivo Editar Pestañas Ayuda

[FCO Javier Mercham Martim frammercham6@ei141084:/] 2018-05-22 martes

Arguitectura: x86 64

Arguitectura: x86 65

Modos operación de las CTUS:32-bit, 64-bit

Orden de bytes: Little Endian

Orden Little Endian

Orden Endian

Orden Little Endian

Ord
```

- 1. Para el núcleo que se muestra en el Figura 1, y para un programa que implemente la multiplicación de matrices (use variables globales):
 - 1.1 Modifique el código C para reducir el tiempo de ejecución del mismo. Justifique los tiempos obtenidos (use -O2) a partir de la modificación realizada. Incorpore los códigos modificados en el cuaderno.
 - 1.2Genere los códigos en ensamblador con -O2 para el original y dos códigos modificados obtenidos en el punto anterior (incluido el que supone menor tiempo de ejecución) e incorpórelos al cuaderno de prácticas. Destaque las diferencias entre ellos en el código ensamblador.

1.3(Ejercicio EXTRA) Intente mejorar los resultados obtenidos transformando el código ensamblador del programa para el que se han conseguido las mejores prestaciones de tiempo

Figura 1 . Código C++ que suma dos vectores

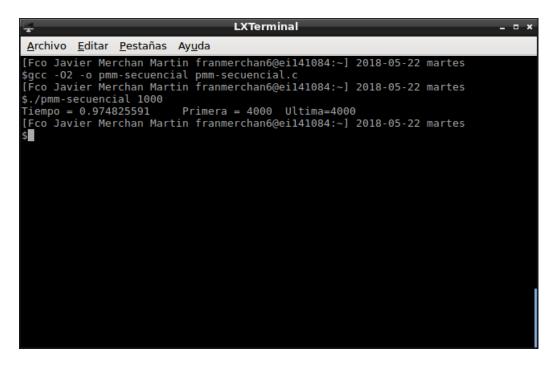
```
struct {
    int a;
    int b;
} s[5000];

main()
{
    ...
    for (ii=0; ii<40000;ii++) {
        X1=0; X2=0;
        for(i=0; i<5000;i++) X1+=2*s[i].a+ii;
        for(i=0; i<5000;i++) X2+=3*s[i].b-ii;

    if (X1<X2) R[ii]=X1 else R[ii]=X2;
}
    ...
}
```

A) MULTIPLICACIÓN DE MATRICES:

CAPTURA CÓDIGO FUENTE: pmm-secuencial.c



1.1. MODIFICACIONES REALIZADAS (al menos dos modificaciones):

Modificación a) —explicación-: He desenrrollado el bucle k en bloques de 8 Modificación b) —explicación-: He invertido los bucles j y k, al estar así mas proximos los datos en memoria

1.1. CÓDIGOS FUENTE MODIFICACIONES

a) Captura de pmm-secuencial-modificado_a.c

```
| Participation | Participatio
```

Capturas de pantalla (que muestren la compilación y que el resultado es correcto):

```
LXTerminal
Archivo Editar Pestañas Ayuda
[Fco Javier Merchan Martin franmerchan6@ei141084:~] 2018-05-22 martes
$gcc -02 -o pmm-secuencial pmm-secuencial-a.c
[Fco Javier Merchan Martin franmerchan6@ei141084:~] 2018-05-22 martes
$./
.cache/
                Documentos/
                                .local/
                                                pmm-secuencial
                                .mozilla/
                                                .
Público/
.config/
                Escritorio/
.dbus/
                .face
                                Música/
                                                .thumbnails/
                                Plantillas/
Descargas/
               Imágenes/
                                                Vídeos/
[Fco Javier Merchan Martin franmerchan6@ei141084:~] 2018-05-22 martes
$./pmm-secuencial 1000
Tiempo = 0.513031488
                         Primera = 4000 Ultima=4000
[Fco Javier Merchan Martin franmerchan6@ei141084:~] 2018-05-22 martes
```

b) Captura de pmm-secuencial-modificado b.c

```
| PROCEEDS - STRUCTURE - STRUC
```

Capturas de pantalla (que muestren la compilación y que el resultado es correcto):

1.1. TIEMPOS:

Modificación	-O2
Sin modificar	0.974825591
Modificación a)	0.513031488
Modificación b)	0.771898239
•••	

1.1. COMENTARIOS SOBRE LOS RESULTADOS:Ha habido mejor sobre todo la modificacion a, la cual a cosistido en hacer los bucles en bloques de 8 en 8 en vez de 1 en 1, reduciendo asi el numero de saltos y de iteraciones con la contrapartida de hacer el codigo mas grande y qu ellas iteraciones se han algo mas largas, debido al sobrecalculo en cada iteracion con respecto al bucle incial.

1.2. CÓDIGO EN ENSAMBLADOR DEL ORIGINAL Y DE DOS MODIFICACIONES : (PONER AQUÍ SÓLO LA ZONA DEL CÓDIGO ENSAMBLADOR EVALUADA, USE COLORES PARA DESTACAR LAS DIFERENCIAS)

pmm-secuencial.s		pmm-secuer	icial-modificado_b.s	pmm-secu	encial-modificado_c.
	movq		movl		xorl
	%r13, %rax		%ebx, %eax		%edx, %edx
	movl		leal	.L10:	
	\$b, %r9d		0(,%rbx,8), %ebx		leaq
	addq		movq		b(%rdx), %r8
	\$c, %rbp		\$a, 64(%rsp)		xorl
	imulq		subl		%esi, %esi
	\$-9020, %r13, %r13		\$1, %eax		.p2align 4,,10
	negq		movq		.p2align 3
	%rax		\$b, 40(%rsp)	.L8:	.pzangn 3
	imulq		movl	.Lo.	movl
	•		\$0, 72(%rsp)		
	\$9024, %r14, %r11				(%r8), %edi
	leaq		salq		xorl
	-9020(%r13), %r10		\$5, %rax		%eax, %eax
	leaq		movl		.p2align 4,,10
	-4(,%rax,4), %r13		%ebx, 52(%rsp)		.p2align 3
	addq		addq	.L7:	
	\$a, %r11		\$32, %rax		movl
L8:			movq		c(%rsi,%rax), %ecx
	leaq		%rax, 56(%rsp)		imull
	0(%r13,%r12), %r8	.L14:			%edi, %ecx
	movq		movl		addl
	%rbp, %rdi		72(%rsp), %r14d		%ecx, a(%rdx,%rax)
	.p2align 4,,10		movq		addq
	.p2align 3		64(%rsp), %rax		\$4, %rax
L12:			movq		cmpq
	movl		\$c, 32(%rsp)		%rbx, %rax
	(%r8), %esi		movq		jne
					.L7
	leaq		\$c+4, 24(%rsp)		
	(%r10,%rdi), %rax		movl		addq
	movq		\$0, 12(%rsp)		\$13420, %rsi
	%r9, %rcx		movq		addq
	.p2align 4,,10		%rax, 16(%rsp)		\$4, %r8
	.p2align 3		imulq		cmpq
L9:			\$3355, %r14, %r14		%r12, %rsi
	movl		.p2align 4,,10		jne
	(%rcx), %edx		.p2align 3		.L8
	addq	.L10:			addq
	\$9020, %rax		movl		\$13420, %rdx
	addq		48(%rsp), %eax		cmpq
	\$4, %rcx		testl		%r12, %rdx
	imull		%eax, %eax		jne
	-9020(%rax), %edx		je		.L10
	addl		.L32	.L11:	
	%edx, %esi		movq		leaq
	cmpq		24(%rsp), %rax		16(%rsp), %rsi
	%rdi, %rax		movq		xorl
	jne		56(%rsp), %r13		%edi, %edi
	.L9		xorl		/ocui, /ocui
	movl		%ebp, %ebp		
	%esi, (%r8)		movq		
	addq		32(%rsp), %rdi		
	\$4, %r8		xorl		
	leaq		%ecx, %ecx		
	4(%rax), %rdi	i i	xorl	1	

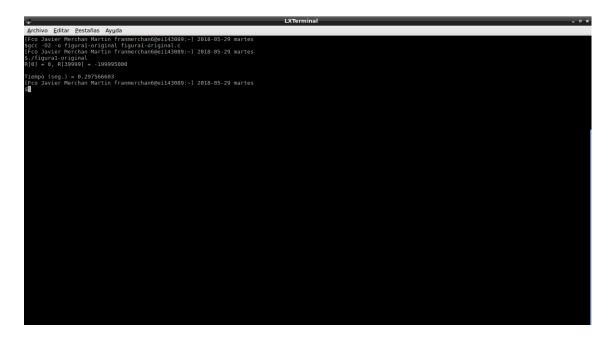
	cmpq		%r8d, %r8d	
	%r12, %r8		xorl	
	jne		%r9d, %r9d	
	.L12		xorl	
	addq		%r10d, %r10d	
	\$9020, %r12		xorl	
	\$9020, %r12 addq		%r11d, %r11d	
	\$9020, %r9		addq	
	cmpq		%rax, %r13	
	%r11, %r12		movq	
	jne		%rax, %rdx	
	.L8		movq	
.L11:			40(%rsp), %rax	
	leaq		xorl	
	16(%rsp), %rsi		%ebx, %ebx	
	xorl		xorl	
	%edi, %edi		%r12d, %r12d	
			.p2align 4,,10	
			.p2align 3	
		.L7:		
			movl	
			(%rax), %esi	
			addq	
			\$32, %rdx	
			addq	
			\$32, %rax	
			imull	
			(%rdi), %esi	
			addq	
			\$107360, %rdi	
			addl	
			%esi, %r12d	
			movl	
			-28(%rax), %esi	
			imull	
			-32(%rdx), %esi	
			addl	
			%esi, %ebx	
			movl	
			-24(%rax), %esi	
			imull	
			-28(%rdx), %esi	
			addl	
			%esi, %r11d	
			movl	
			-20(%rax), %esi	
			imull	
			-24(%rdx), %esi	
			addl	
			%esi, %r10d	
			movl	
			-16(%rax), %esi	
			imull	
			-20(%rdx), %esi	
			addl	
			%esi, %r9d	
			movl	
			-12(%rax), %esi	
			imull	
			-16(%rdx), %esi	
			addl	
			%esi, %r8d	
			movl	
			-8(%rax), %esi	
			imull	
			-12(%rdx), %esi	
			addl	
			%esi, %ecx	
			movl	
			-4(%rax), %esi imull	
			-8(%rdx), %esi addl	

		I
	%esi, %ebp	
	cmpq	
	%rdx, %r13	
	jne	
	.L7	
	addl	
	%r12d, %ebx	
	addl	
	%r11d, %ebx	
	addl	
	%r10d, %ebx	
	addl	
	%ebx, %r9d	
	addl	
	%r9d, %r8d	
	addl	
	%r8d, %ecx	
	addl	
	%ecx, %ebp	
J.	13:	
	movl	
	52(%rsp), %eax	
	cmpl	
	%eax, %r15d	
	jbe	
	.L8	
	movl	
	12(%rsp), %ecx	
	movl	
	%eax, %edx	
	imulq	
	\$3355, %rcx, %rcx	
	.p2align 4,,10	
	.p2align 3	
.LS		
	movl	
	%edx, %eax	
	addl	
	\$1, %edx	
	leaq	
	(%r14,%rax), %rsi	
	addq	
	%rcx, %rax	
	movl	
	b(,%rsi,4), %esi	
	imull	
	c(,%rax,4), %esi	
	addl	
	%esi, %ebp	
	cmpl	
	%r15d, %edx	
	jne	
	.L9	
.13		
	addl	
	\$1, 12(%rsp)	
	movq	
	16(%rsp), %rax	
	movl	
	12(%rsp), %ebx	
	addq	
	\$4, 32(%rsp)	
	addq	
	\$13420, 24(%rsp)	
	movl	
	%ebp, (%rax)	
	addq	
i J	\$4, %rax	
	\$4, %rax cmpl	
	cmpl	
	cmpl %r15d, %ebx	
	cmpl %r15d, %ebx movq	
	cmpl %r15d, %ebx	

```
.L10
                      addl
                      $1, 72(%rsp)
                      addq
                      $13420, 64(%rsp)
                      movl
                      72(%rsp), %eax
                      addq
                      $13420, 40(%rsp)
                      cmpl
                      %r15d, %eax
                      jne
                      .L14
                      jmp
                      .L15
.L3:
                      leaq
                      80(%rsp), %rsi
                      xorl
                      %edi, %edi
```

B) CÓDIGO FIGURA 1:

CAPTURA CÓDIGO FUENTE: figura1-original.c

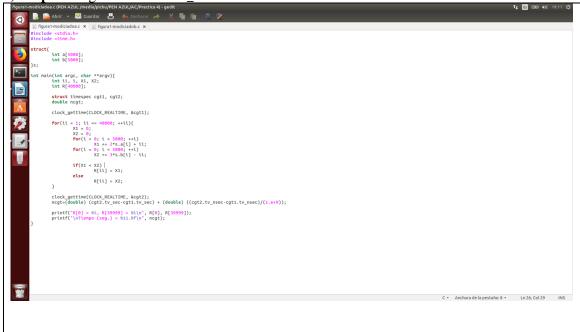


1.1. MODIFICACIONES REALIZADAS (al menos dos modificaciones):

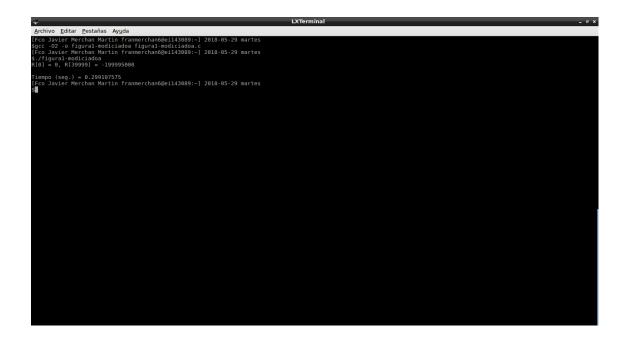
Modificación a) —explicación-: poner a y b 5000 veces en vez de del struc Modificación b) —explicación-: cambiar el if el se por otra sentencia mas optima

1.1. CÓDIGOS FUENTE MODIFICACIONES

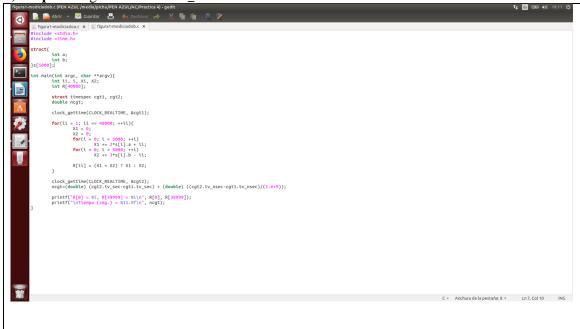
a) Captura figura1-modificado_a.c



Capturas de pantalla (que muestren la compilación y que el resultado es correcto):



b) Captura figura1-modificado_b.c



Capturas de pantalla (que muestren la compilación y que el resultado es correcto):

```
Archivo Editar Pestañas Ayuda

[Feo Javier Merchan Martin frammerchane@eli43089:-] 2018-05-29 martes

figural-modiciadob. cit. frunction [main]

figural-modiciadob cit. frunction [main]

figu
```

1.1. TIEMPOS:

Modificación	-O2
Sin modificar	0,297566603
Modificación a)	0,299107575
Modificación b)	0,2995126233

1.1. COMENTARIOS SOBRE LOS RESULTADOS: Como podemos observar ninguna de las opciones mejora el tiempo de ejecucion.

1.2. CÓDIGO EN ENSAMBLADOR DEL ORIGINAL Y DE DOS MODIFICACIONES: (PONER AQUÍ SÓLO LA ZONA DEL CÓDIGO ENSAMBLADOR EVALUADA, USE COLORES PARA DESTACAR LAS DIFERENCIAS)

pmm-secuencial.s		pmm-sec	uencial-modificado_b.s	pmm-secu	encial-modificado_c.s
	leaq		leaq		leaq
	52(%rsp), %r9		52(%rsp), %r9		52(%rsp), %r10
	movl		movl		movl
	\$1, %ecx		\$1, %ecx		\$1, %esi
	movl		movl		movl
	\$s+40004, %r8d		\$s+40000, %r8d		\$s+40000, %r9d
	.p2align 4,,10		.p2align 4,,10		movl
	.p2align 3		.p2align 3		\$s+40004, %r8d
.L2:		.L2:			.p2align 4,,10
	movl		movl		.p2align 3
	\$s, %eax		\$s, %edx	.L2:	
	xorl		movl		movl
	%esi, %esi		\$s+20000, %eax		\$s, %eax
	.p2align 4,,10		xorl		xorl
	.p2align 3		%esi, %esi		%ecx, %ecx
.L3:			.p2align 4,,10		.p2align 4,,10
	movl		.p2align 3		.p2align 3
	(%rax), %edx	.L3:		.L3:	
	addq		movl		movl
	\$8, %rax		(%rdx), %edi		(%rax), %edx

	leal	addq	addq
		•	•
	(%rcx,%rdx,2), %edx	\$4, %rdx	\$8, %rax
	addl	leal	leal
	%edx, %esi	(%rcx,%rdi,2), %edi	(%rsi,%rdx,2), %edx
	cmpq	addl	addl
	\$s+40000, %rax	%edi, %esi	%edx, %ecx
	jne	cmpq	cmpq
	.L3	\$s+20000, %rdx	%rax, %r9
	movl	jne	jne
	\$s+4, %eax	.L3	.L3
	xorl	xorl	movl
	%edi, %edi	%edi, %edi	\$s+4, %eax
	.p2align 4,,10	.p2align 4,,10	xorl
	.p2align 3	.p2align 3	%edi, %edi
.L4:		4:	.p2align 4,,10
	movl	movl	.p2align 3
	(%rax), %edx	(%rax), %edx	.pzdiigii 3
	,		movl
	addq	addq	
	\$8, %rax	\$4, %rax	(%rax), %edx
	leal	leal	addq
	(%rdx,%rdx,2), %edx	(%rdx,%rdx,2), %edx	\$8, %rax
	subl	subl	leal
	%ecx, %edx	%ecx, %edx	(%rdx,%rdx,2), %edx
	addl	addl	subl
	%edx, %edi	%edx, %edi	%esi, %edx
	cmpq	cmpq	addl
	%rax, %r8	%rax, %r8	%edx, %edi
	jne	jne	cmpq
	.L4	.L4	%rax, %r8
	cmpl	cmpl	ine
	%edi, %esi	%edi, %esi	.L4
	jge	jge	cmpl
	.L5	.L5	%edi, %ecx
	movl	movl	cmovg
	%esi, (%r9)	%esi, (%r9)	%edi, %ecx
.L6:		6:	addl
.LO:			
	addl	addl	\$1, %esi
	\$1, %ecx	\$1, %ecx	addq
	addq	addq	\$4, %r10
	\$4, %r9	\$4, %r9	movl
	cmpl	cmpl	%ecx, -4(%r10)
	\$40001, %ecx	\$40001, %ecx	cmpl
	jne	jne	\$40001, %esi
	.L2	.L2	jne
	leaq	leaq	.L2
	32(%rsp), %rsi	32(%rsp), %rsi	leaq
	xorl	xorl	32(%rsp), %rsi
	%edi, %edi	%edi, %edi	xorl
		,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,	%edi, %edi
			/ocui, /ocui

repetir;;;;;;

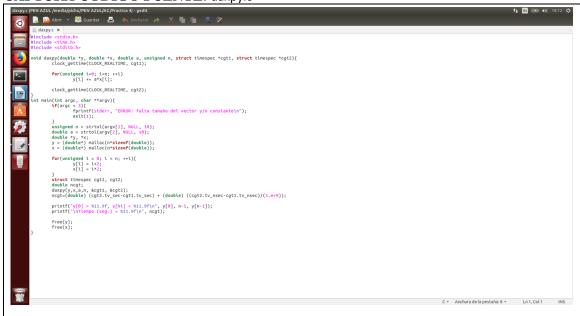
2. El benchmark Linpack ha sido uno de los programas más ampliamente utilizados para evaluar las prestaciones de los computadores. De hecho, se utiliza como base en la lista de los 500 computadores más rápidos del mundo (el Top500 Report). El núcleo de este programa es una rutina denominada DAXPY (*Double precision- real Alpha X Plus Y*) que multiplica un vector por una constante y los suma a otro vector (Lección 3/Tema 1):

for
$$(i=1;i<=N,i++)$$
 $y[i]=a*x[i] + y[i];$

- 2.1. Genere los programas en ensamblador para cada una de las siguientes opciones de optimización del compilador: -O0, -Os, -O2, -O3. Explique las diferencias que se observan en el código justificando al mismo tiempo las mejoras en velocidad que acarrean. Incorpore los códigos al cuaderno de prácticas y destaque las diferencias entre ellos.
- 2.2. (Ejercicio EXTRA) Para la mejor de las opciones, obtenga los tiempos de ejecución con distintos valores de N y determine para su sistema los valores de Rmax (valor Depto. Arquitectura y Tecnología de Computadores

máximo del número de operaciones en coma flotante por unidad de tiempo), Nmax (valor de N para el que se consigue Rmax), y N1/2 (valor de N para el que se obtiene Rmax/2). Estime el valor de la velocidad pico (Rpico) del procesador (consulte en [4] el número de ciclos por instrucción punto flotante para la familia y modelo de procesador que está utilizando) y compárela con el valor obtenido para Rmax. -Consulte la Lección 3 del Tema 1.

CAPTURA CÓDIGO FUENTE: daxpy.c



	-O0	-Os	-02	-03
Tiempos ejec.	0,000011	0,000004	0,000003	0,000001
	450	052	010	852

CAPTURAS DE PANTALLA (que muestren la compilación y que el resultado es correcto):

COMENTARIOS QUE EXPLIQUEN LAS DIFERENCIAS EN ENSAMBLADOR:

CÓDIGO EN ENSAMBLADOR (no es necesario introducir aquí el código como captura de pantalla, ajustar el tamaño de la letra para que una instrucción no ocupe más de un renglón): (PONER AQUÍ SÓLO LA ZONA DEL CÓDIGO ENSAMBLADOR DONDE ESTÁ EL CÓDIGO EVALUADO, USE COLORES PARA DESTACAR LAS DIFERENCIAS)

daxpy	O0.s	daxpy	Os.s	daxpy	O2.s	daxpyO	3.s
	movl	movq	8(%rsp), %r9		xorl		testl
	\$0, -4(%rbp)		xorl		%eax, %eax		%r14d, %r14d
	jmp		%eax, %eax		testl		je
	.L2	.L2:			%ebp, %ebp		.L10
.L3:			cmpl		je		leag
	movl		%eax, %ebp		.L4		16(%r12), %ra
	-4(%rbp), %eax leaq		jbe		.p2align 4,,10	x	7, 1
	0(,%rax,4), %rd		.L6		.p2align 3		cmpq
x	O(,701 ax,+7, 701 a		movl	.L5:	.pzangri 3		%rax, %rbx
	movq		(%r12,%rax,	.23.	movl		leaq
	-	4), %edx	(701 12,701 ax,		0(%r13,%rax,4)		16(%rbx), %ra
24(%rbp), %rax		4), /0Eux	imull	, %esi	0(70113,7018,74)	v	10(/010/), /010
	addq			, /0001	imull	X	cotnh
	%rax, %rdx		%r13d, %edx				setnb
	movl		addl		%r12d, %esi		%dl
	-4(%rbp), %eax	(0) 1 0)	%edx,		addl		cmpq
	leaq	(%rbx,%rax,4)			%esi,		%rax, %r12
	0(,%rax,4), %rc		incq	(%rbx,%rax,4)			setnb
х			%rax		addq		%al
	movq		jmp		\$1, %rax		orb
24/9/rhn) 9/ray	-		.L2		cmpl		%al, %dl
24(%rbp), %rax	addq	.L6:			%eax, %ebp		je
	%rcx, %rax		addq		ja		.L3
	movl		\$24, %rsp		.L5		cmpl
	(%rax), %ecx		.cfi_def_cfa_	.L4:			\$6, %r14d
	movl	offset 40			popq		jbe
	-4(%rbp), %eax		movq		%rbx		.L3
	leaq		%r9, %rsi		.cfi_def_cfa_off		movq
	0(,%rax,4), %rs		xorl	set 40	.cn_der_crd_orr		%rbx, %rax
i			%edi, %edi	361 40	movq		andl
	movq				•		\$15, %eax
	-		popq %rbx		%r14, %rsi		shrq
32(%rbp), %rax					xorl		
	addq		.cfi_def_cfa_		%edi, %edi		\$2, %rax
	%rsi, %rax movl	offset 32			popq		negq
	(%rax), %eax		popq		%rbp		%rax
	imull		%rbp		.cfi_def_cfa_off		andl
	-		.cfi_def_cfa_	set 32			\$3, %eax
36(%rbp), %eax		offset 24			popq		cmpl
,	addl		popq		%r12		%r14d, %eax
	%ecx, %eax		%r12		.cfi_def_cfa_off		cmova
	movl		.cfi_def_cfa_	set 24			%r14, %rax
	%eax, (%rdx)	offset 16			popq		xorl
	addl		popq		%r13		%edx, %edx
	\$1, -4(%rbp)		%r13		.cfi_def_cfa_off		testl
.L2:			.cfi_def_cfa_	set 16	- 		%eax, %eax
	movl	offset 8			popq		je
	-4(%rbp), %eax				%r14		.L4
	cmpl				.cfi_def_cfa_off		movl
40(%rbp), %eax	-			set 8			(%r12), %edx
-0(/01 UP), /0EdX	jb			321 0			imull
	Jo						iiiiuii

ſ		I	I	l	ı
	.L3			ı	%r13d, %edx
	movq			İ	addl
	-			İ	%edx, (%rbx)
56(%rbp), %rax				İ	cmpl
	movq			İ	\$1, %eax
	%rax, %rsi			İ	movl
	movl			İ	\$1, %edx
	\$0, %edi			İ	
				İ	je
				İ	.L4
				İ	movl
				İ	4(%r12), %ed
				х	
				İ	imull
				İ	%r13d, %edx
				İ	addl
				İ	%edx,
				4/0/	%eux,
				4(%rbx)	
				ı	cmpl
				ı	\$3, %eax
				ı	movl
				ı	\$2, %edx
				İ	jne
				İ	, .L4
				İ	movl
				İ	8(%r12), %ed
				l	o(%112), %eu
				х	
				İ	imull
				İ	%r13d, %edx
				İ	addl
				İ	%edx,
				8(%rbx)	
					movl
				İ	\$3, %edx
					, 70€UX
				.L4:	
				İ	movl
				ı	%r14d, %edi
				1	movl
				ı	%r13d,
				12(%rsp)	
				· · · · · · · · · · · · · · · · · · ·	xorl
				ı	%ecx, %ecx
				ı	subl
				ı	
				1	%eax, %edi
				ı	movd
				ı	12(%rsp), %x
				mm4	
				ı	salq
				ı	\$2, %rax
				1	leal
				ı	-4(%rdi), %esi
				ı	leaq
				ı	
				la	(%rbx,%rax),
				%r10	
				ı	xorl
				1	%r9d, %r9d
				ı	pshufd
				ı	\$0, %xmm4,

### ### ##############################		%xmm2	
\$\frac{3}{12, \frac{3}{8} \text{ss}} \\ \frac{1}{52, \frac{3}{8} \text{ss}} \\ \frac{1}{51, \frac{3}{8} \text{ss}} \\ \text{mov} \text{od} \\ \text{smm2} \\ \text{smm2} \\ \text{m3} \\ \text{16} \\ \text{mov} \\ \text{smm0} \\ \text{32, \frac{3}{8} \text{smm3}} \\ \text{16} \\ \text{mov} \\ \text{smm0} \\ \text{3dd} \\ \text{51, \frac{3}{8} \text{smm0}} \\ \text{mm0} \\ \text{mm0} \\ \text{mm1} \\ \text{mm1} \\ \text{mm0} \\ \text{mm0} \\ \text{mm0} \\ \text{mm1} \\ \text{mm1} \\ \text{mm1} \\ \text{mm1} \\ \text{mm1} \\ \text{mm1} \\ \text{mm1} \\ \text{mm1} \\ \text{mm0} \\ \text{mm0} \\ \text{mm0} \\ \text{mm0} \\ \text{mm0} \\ \text{mm0} \\ \text{mm0} \\ \text{mm0} \\ \text{mm0} \\ \text{mm0} \\ \text{(%10,%rcx)} \\ \text{mm0} \\ \text{mm0} \\ \text{mm0} \\ \text{(%10,%rcx)} \\ \text{mm0} \\ \text{mm0} \\ \text{mm0} \\ \text{10,%rcx} \\ \text{mm0} \\ \text{10, \frac{3}{8} \text{cx} \\ \text{cmpl} \\ \text{16, \frac{3}{8} \text{cx} \\ \text{cmpl} \\ \text{16, \frac{3}{8} \text{cx} \\ \text{cmpl} \\ \text{16, \frac{3}{8} \text{cx} \\ \text{cmpl} \\ \text{16, \frac{3}{8} \text{cx} \\ \text{cmpl} \\ \text{16, \frac{3}{8} \text{cx} \\ \text{cmpl} \\ \text{16, \frac{3}{8} \text{cx} \\ \text{cmpl} \\ \text{16, \frac{3}{8} \text{cx} \\ \text{cmpl} \\ \text{16, \frac{3}{8} \text{16, \frac{3}{8} \text{cx} \\ \text{cmpl} \\ \text{16, \frac{3}{8} \te		707111112	adda
### St. ### St			
\$2, %esi addi \$1, %esi movdqa %srmm2, %sm m3 leal 0, %rs1,4), %r 8d psrlq \$32, %smm3 .16: movdqa %smm0, %sm m1 psrlq \$32, %smm3 m1 psrlq \$32, %smm0, %sm m0 pshlvfd \$8, %smm0, %sm m1 pshlvfd \$8, %smm0, %sm m1 pshlvfd \$8, %smm0, %sm m1 m1 pshlvfd \$8, %smm0, %sm m1 pshlvfd \$8, %smm1, %sm m1 pshlvfd \$8, %sm m1 pshlvfd \$8, %sm m1 pshlvfd \$8, %sm m1 pshlvfd \$8, %sm m1 pshlvfd \$8, %sm m1 pshlvfd \$8, %sm m1 pshlvfd \$8, %sm m1 pshlvfd \$8, %sm m1 pshlvfd \$8, %sm m1 pshlvfd \$8, %sm m1 pshlvfd \$8, %sm m1 pshlvfd \$8,			
addi \$1, %esi movdqa %kmm2, %km m3 leal of, krs1,4), %r 8d psriq \$32, %kmm3 .6: movdqu (%rax, %rx), %kmm0 addi \$1, %r9d movdqa %kmm0, %km m1 psriq \$32, %kmm0 pmuludq %kmm3, %km m0 pshufd \$8, %kmm0, %kmm0 pmuludq %kmm2, %km m1 pshufd \$8, %kmm0, %kmm1 punpckidq %kmm2, %km m1 pshufd \$8, %kmm1, %km m1 punpckidq %kmm1, %kmm1 punpckidq %kmm1, %kmm m0 movdqa (%r10,%rcx), %kmm0 paddd %kmm1, %km m0 movdqa (%r10,%rcx), %kmm0 modqda (%r10,%rcx), %kmm0 modqda (%r10,%rcx), %kmm0 modqda (%r10,%rcx), %kmm0 modqda (%r10,%rcx), %kmm0 movdqa (%r10,%rcx), %kmm0 movdqa (%r10,%rcx), %kmm0 movdqa (%r10,%rcx), %kmm0 movdqa (%r10,%rcx), %kmm0 movdqa (%r10,%rcx), %kmm0 movdqa (%r10,%rcx), %kmm0 movdqa (%r10,%rcx), %kmm0, %kmm0, %kmm0, %kmm0, %kmm0, %kmm0, %kmm0, %kmm0, %kmm0, %kmm0, %kmm0, %kmm0, %kmm0, %kmm1, %km			
S 1, %ess movdqa movdqa %xmm2, %xm leal 0, %rs,14], %r 8d ms/q 532, %xmm3 .6: movdqu (%rax, %rcx). %xmm0 addl S1, %r9d movdqa %xmm0, %xm m1 psrq S32, %xmm0 pmuludq %xmm3, %xm m0 pshufd S8, %xmm0. m0 pmuludq %xmm2, %xm m1 pshufd S8, %xmm0. m1 pshufd S8, %xmm1. %xmm1 movdqa (%r10, %rcx), m0 movdqa (%r10, %rcx), m0 movdqa (%r10, %rcx), m0 movdqa (%r10, %rcx), m0 movdqa (%r10, %rcx), m0 movdqa (%r10, %rcx), m0 movdqa (%r10, %rcx), m0 movdqa (%r10, %rcx), m0 movdqa (%r10, %rcx), m0 movdqa (%r10, %rcx), m0 movdqa (%r10, %rcx), m0 movdqa (%r10, %rcx), m0 movdqa (%r10, %rcx), m0 m0 movdqa (%r10, %rcx), m0 m0 movdqa (%r10, %rcx), m0 m0 m0 m0 m0 m0 m0 m			
movdqa %kmm2, %km m3 leal q0, %rsi,4), %r 8d psriq \$32, %smm3 l.6: movdqu (%rax, %rcx), %kmm0 addl \$1, %r9d movdqa %kmm0, %km m1 psriq \$32, %smm0 pmuludq %kmm3, %km m0 pshufd \$8, %kmm0, %kmm0 m1 pshufd \$8, %kmm1, %kmm1 punpckidq %kmm2, %km m1 pshufd \$8, %kmm1, %kmm1 punpckidq %kmm0, %km m1 pshufd \$8, %kmm1, %kmm1 punpckidq %kmm0, %km m1 punpckidq %kmm0, %km m1 punpckidq %kmm0, %km m1 punpckidq %kmm0, %km m1 punpckidq %kmm0, %km m1 punpckidq %kmm0, %km m1 punpckidq %kmm0, %km m1 punpckidq %kmm0, %kmm1 punpckidq %kmm0, %kmm1 punpckidq %kmm0, %kmm1 punpckidq %kmm0, %kmm1 punpckidq %kmm0, %kmm0 movdqa (%r10, %rcx), showledge %kmm0, %kmm0 paddd %kmm0 paddd %kmm0, %kmm0, showledge %			
Skxmm2, %km m3 leal 0(,%rsi,4), %r psrlq S32, %kmm3 .1.6: movdqu (%rax,%rcx), %kmm0 addl S1, %r9d movdqa %kmm0, %km m1 psrlq S32, %kmm0, %km m0 pshufd S8, %mm0, %kmm0 pmlulqd %kmm3, %km m1 pshufd S8, %mm1, %km m1 punpckidq %kmm1, %km m1 movdqa (%r10,%rcx), %kmm0 pmlulqd %kmm0, %km m1 movdqa (%r10,%rcx), %kmm0 pmlulqd %kmm1, %km m0 movdqa (%r10,%rcx), %kmm0 pmlulqd %kmm1, %km m0 movdqa (%r10,%rcx), %kmm0 pmlulqd %kmm1, %km m0 movdqa (%r10,%rcx), %kmm0 pmlulqd %kmm1, %km m0 pmlulqd m0 pmlulqd m0 pml			
Ieal			
leal O(,%rs/a,d), %r Sd psrlq S32, %xmm3 .1.6: movdqu (%rax,%rcx), %xmm0 addl S1, %r9d movdqa %xmm0, %xm m1 psrlq S32, %xmm0, m0 pmuludq %xmm3, %xm m0 pmuludq %xmm0, %xmm0 pmuludq %xmm0, %xmm1 pupckidq %xmm1, %xmm1 pupckidq %xmm0, %xmm1 movdqa (%r10,%rcx), %xmm0 paddd %xmm0, %xm m1 movdqa (%r10,%rcx), %xmm0 paddd %xmm1, %xm m0 movaps %xmm1, %xm m0 movaps %xmm0, %xm m0 movaps %xmm0, (%r10,%rcx) addq S16, %rcx cmpl %esi, %r9d jb .1.6		m3	70X111112, 70X111
8d psrlq \$32, %xmm3 1.6: movdqu (%rax, %rcx), %xmm0 addl \$1, %r9d movdqa %xmm0, %xm m1 psrlq \$32, %xmm0 pmuludq %xmm3, %xm pmuludq %xmm2, %xm m1 pshufd \$8, %xmm0, %xmm0 pmuludq %xmm2, %xm m1 pshufd \$8, %xmm1, %xmm1 punpckldq %xmm0, %xm m1 movdqa (%r10, %rcx), %xmm0 movaps %xmm0, (%r10, %rcx) addq \$16, %rcx cmpl %esi, %r9d jb sesi, %r9d jb sesi, %r9d jb		1113	ادعا
Sd			
psrlq \$32, %xmm3 .1.6: movdqu (%rax,%rcx),		04	0(,/0131,4), /01
\$32, %xmm3 L6:		ou	norla
1.6:			
movdqu (%rax,%rcx), %xmm0 addl \$1, %r9d movdqa %xmm0, %xm m1 psrlq \$32, %xmm0 muludq %xmm3, %xm m0 pshufd \$8, %xmm0, %xmm0 muludq %xmm2, %xm m1 pshufd \$8, %xmm1, %xm m1 pshufd \$8, %xmm1, %xmm1 punpckldq %xmm0, %xm m1 movdqa (%r10,%rcx), %xmm0 paddd %xmm1, %xm m0 movaps %xmm0, (%r10,%rcx) addq \$16, %rcx cmpl %esi, %r9d jb 1.6 1.6 fice		LC.	\$32, %XMM3
(%rax,%rcx), %xmm0 add \$1, %r9d movdqa %xmm0, %xm m1 psrlq \$32, %xmm0 pmuludq %xmm3, %xm m0 pshufd \$8, %xmm0, %xmm1 pshufd \$8, %xmm1, %xmm1 punpckldq %xmm1, %xm m1 movdqa (%r10,%rcx), %xmm0 paddd %xmm1, %xm m0 movaps %xmm0, (%r10,%rcx) addq \$16, %rcx cmpl %esi, %r9d jb 1.6		.Lb:	
%xmm0 add \$1, %r9d movdqa %xmm0, %xm m1 psrlq \$32, %xmm0 pmuludq %xmm3, %xm m0 pshufd \$8, %xmm0, mo pmuludq %xmm2, %xm m1 pshufd \$8, %xmm1, %xmm1 punpckldq %xmm0, %xm m1 movdqa (%r10,%rcx), %xmm0 paddd %xmm1, %xm m0 movaps %xmm0, (%r10,%rcx) addq \$16, %rcx cmpl %esi, %r9d jb jb jb jb jb			
add \$1, %=9d movdqa %xmm0, %xm m1 psrlq \$32, %xmm0 muludq %xmm3, %xm m0 pshufd \$8, %xmm0, %xmm2 %xmm2, %xm m1 pshufd \$8, %xmm1, %xmm1 punpckldq %xmm0, %xm m1 movdqa (%r10,%rcx), %xmm0 paddd %xmm1, %xm m0 movaps %xmm0, (%r10,%rcx) addq \$16, %rcx cmpl %esi, %r9d jb jb jb jb jc jc jc jc		0/	(%rax,%rcx),
\$1, %r9d movdqa %xmm0, %xm m1 psrlq		%xmmU	
movdqa %xmm0, %xm m1 psrlq S32, %xmm0 pmuludq %xmm3, %xm m0 pshufd S8, %xmm0, %xmm1 pshufd S8, %xmm1, %xmm1 punpckldq %xmm0, %xm m1 movdqa (%r10,%rcx), %xmm0 padd %xmm1, %xm m0 movaps %xmm0, (%r10,%rcx) add \$16, %rcx cmpl %esi, %r9d jb 1.66			
m1			
psrlq \$32, %xmm0 pmuludq %xmm3, %xm m0 pshufd \$8, %xmm0, %xmm0 pmuludq %xmm2, %xm m1 pshufd \$8, %xmm1, %xmm1 punpckldq %xmm0, %xm m1 movdqa (%r10,%rcx), %xmm0 paddd %xmm1, %xm m0 movaps %xmm0, (%r10,%rcx) addq \$16, %rcx cmpl %esi, %r9d jb 1.66			%xmm0, %xm
\$32, %xmm0 pmuludq %xmm3, %xm m0 pshufd \$8, %xmm0, %xmm0 pmuludq %xmm2, %xm m1 pshufd \$8, %xmm1, %xmm1 punpckldq %xmm0, %xm m1 movdqa (%r10,%rcx), %xmm0 paddd %xmm1, %xm m0 mo movaps %xmm0, (%r10,%rcx) addq \$16, %rcx cmpl %esi, %r9d jb 1.16		m1	
pmuludq			
%xmm3, %xm m0			
m0			
pshufd \$8, %xmm0			%xmm3, %xm
\$8, %xmm0, %xmm0 pmuludq %xmm2, %xm m1 pshufd \$8, %xmm1, %xmm1 punpckldq %xmm0, %xm m1 movdqa (%r10,%rcx), %xmm0 paddd %xmm1, %xm m0 movaps %xmm0, (%r10,%rcx) addq \$16, %rcx cmpl %esi, %r9d jb .16		m0	
%xmm0 pmuludq %xmm2, %xm m1 pshufd \$8, %xmm1, %xmm1 punpckldq %xmm0, %xm m1 movdqa (%r10,%rcx), %xmm0 paddd %xmm1, %xm m0 movaps %xmm0, (%r10,%rcx) addq \$16, %rcx cmpl %esi, %r9d jb .16			pshufd
pmuludq %xmm2, %xm m1			\$8, %xmm0,
%xmm2, %xm m1		%xmm0	
m1			pmuludq
m1			%xmm2, %xm
\$8, %xmm1, %xmm1 punpckldq %xmm0, %xm m1 movdqa (%r10,%rcx), %xmm0 paddd %xmm1, %xm m0 movaps %xmm0, (%r10,%rcx) addq \$16, %rcx cmpl %esi, %r9d jb .L6		m1	
\$8, %xmm1, %xmm1 punpckldq %xmm0, %xm m1 movdqa (%r10,%rcx), %xmm0 paddd %xmm1, %xm m0 movaps %xmm0, (%r10,%rcx) addq \$16, %rcx cmpl %esi, %r9d jb .L6			pshufd
%xmm1			
punpckldq %xmm0, %xm m1 movdqa (%r10,%rcx), %xmm0 paddd %xmm1, %xm m0 movaps %xmm0, (%r10,%rcx) addq \$16, %rcx cmpl %esi, %r9d jb .L6		%xmm1	
%xmm0, %xm m1			punpckldq
m1			
movdqa (%r10,%rcx), %xmm0 paddd %xmm1, %xm m0 movaps %xmm0, (%r10,%rcx) addq \$16, %rcx cmpl %esi, %r9d jb .L6		m1	,
(%r10,%rcx), %xmm0 paddd %xmm1, %xm m0 movaps %xmm0, (%r10,%rcx) addq \$16, %rcx cmpl %esi, %r9d jb .L6			movdga
%xmm0 paddd %xmm1, %xm m0 movaps %xmm0, (%r10,%rcx) addq \$16, %rcx cmpl %esi, %r9d jb .L6			
paddd %xmm1, %xm m0 movaps %xmm0, (%r10,%rcx) addq \$16, %rcx cmpl %esi, %r9d jb .L6		%xmm0	
%xmm1, %xm m0		-	paddd
m0 movaps %xmm0, (%r10,%rcx) addq \$16, %rcx cmpl %esi, %r9d jb .L6			
movaps %xmm0, (%r10,%rcx) addq \$16, %rcx cmpl %esi, %r9d jb .L6		m0	, /0/111
%xmm0, (%r10,%rcx) addq \$16, %rcx cmpl %esi, %r9d jb .L6		-	movaps
(%r10,%rcx) addq \$16, %rcx cmpl %esi, %r9d jb .L6			
addq \$16, %rcx cmpl %esi, %r9d jb .L6		(%r10.%rcx)	
\$16, %rcx cmpl %esi, %r9d jb .L6		(=0,/01 0/1)	addo
cmpl %esi, %r9d jb .L6			
%esi, %r9d jb .L6			
jb .L6			
.L6			
addl			
			addl

ı	I		1
			%r8d, %edx
			cmpl
			%r8d, %edi
			je
			.L10
			movl
			%edx, %eax
			movl
			(%r12,%rax,4)
		, %ecx	
			imull
			%r13d, %ecx
			addl
			%ecx,
		(%rhy	%rax,4)
		(701 0 x)	leal
			1(%rdx), %ea
		x	
			cmpl
			%eax, %r14d
			jbe
			.L10
			movl
			(%r12,%rax,4)
		, %ecx	
		,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,	addl
			\$2, %edx
			imull
			%r13d, %ecx
			addl
			%ecx,
		(%rbx)	%rax,4)
			cmpl
			%edx, %r14d
			jbe
			.L10
			movl
			%edx, %eax
			imull
			(%r12,%rax,4)
		, %r13	
			addl
			%r13d,
			%rax,4)
		.L10:	
			addq
			\$16, %rsp
			.cfi_remembe
		r_stat	
		i_stati	.cfi_def_cfa_
		-44	
		offset	
			movq
			%rbp, %rsi
			xorl
			%edi, %edi
			popq
			%rbx
	1		

	55	.cfi_def_cfa_
	offset 40	
		popq
		%rbp
		.cfi_def_cfa_
	offset 32	
		popq
		%r12
		.cfi_def_cfa_
	offset 24	
		popq
		%r13
		.cfi_def_cfa_
	offset 16	
		popq
		%r14
		.cfi_def_cfa_
	offset 8	