Hochschule Karlsruhe

University of Applied Sciences

Fakultät für

Elektro- und Informationstechnik



DDS

Labor 4

Studienfach: EDS

Dozent: Prof. Dr.-Ing. Niclas Zeller Labor Durchführung: Prof. Dr.-Ing. Niclas Zeller

Bearbeiter: Florian Ittensohn

Matrikelnummer: 66817

E-Mail: itfl1011@h-ka.de

Studienvertiefung: Informationstechnik

Semester: Sommersemester 2023

4. Semester

Bearbeitet am: 16.05.2023

Inhaltsverzeichnis

1	The	oretische Vorbereitung	1
	1.1	Funktionsweise einer DDS	1
	1.2	Nyquist-Shannon-Abtasttheorem	1
	1.3	Bestimmen der Wortbreite des Phasenakkumulators	2
	1.4	Phasenschritte	3

1 Theoretische Vorbereitung

Als Samplefrequenz soll $f_s=40\,\mathrm{kHz}$ und eine minimale Phasenschrittweite von 1 Hz angenommen werden.

1.1 Funktionsweise einer DDS

Bei einer DDS wird mit Hilfe eines Zählers, einer Look Up Table und anschließender Digital -> Analog Wandlung ein beliebiges Signal mit einem einzigen Oszillator realisiert.

Im Detail wird zunächst ein Zähler mit der maximal möglichen Auflösung und der minimalen Frequenz designed. Wenn dieser Modulozähler überläuft ist eine volle Periode des zu realisierenden Signals durchlaufen und der Zähler beginnt von vorne.

Zu jedem Schritt des Zählers gibt es eine korrespondierende Eintragung in der LUT mit dem zu dieser Phase gehörenden Signalwert. Dieser Signalwert ist der Ausgang unserer DDS.

1.2 Nyquist-Shannon-Abtasttheorem

Ein Signal mit der Frequenz f_{signal} kann genau dann aus äquidistanten Abtastpunkten rekonstruiert werden, wenn die Abtastfrequenz f_{abtast} folgende Bedingung erfüllt ist:

$$f_{abtast} > 2 \cdot f_{signal}$$
 (1)

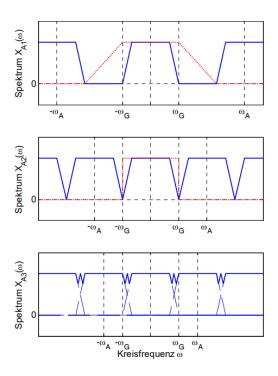


Abbildung 1: Skizze Nyquist Shannon Abtasttheorem

1.3 Bestimmen der Wortbreite des Phasenakkumulators

Mit dem Phasenakkumulator soll bei einer minimalen Phasenschrittweite von $1\,\mathrm{Hz}$ eine Spektrum zwischen $1\,\mathrm{Hz}$ und $10\,\mathrm{kHz}$ dargestellt werden.

Dazu müssen wir bei der höchsten Frequenz die Einhaltung des Nyquist-Shannon-Abtasttheorems beachten. Hier ergibt sich eine minimale Anzahl an Abtastpunkten zu:

$$10\,\mathrm{kHz} \cdot 2$$
 Punkte pro Periode \Rightarrow mind. 20.000 Abtastpunkte bei 1 Hz $\Rightarrow ld(20.000) = 14.2877123795 \Rightarrow \text{Wortbreite} = 15\,\text{bit}$ (2)

1.4 Phasenschritte

Frequenz	Schrittweite
$0\mathrm{Hz}$	0 oder 32.768
$500\mathrm{Hz}$	500
941 Hz	941
$10000\mathrm{Hz}$	10000