BİLGİSAYAR MÜHENDİSLİĞİNE GİRİŞ

İçerik

- Bilgisayarda kullanılan veri birimleri
- Bilgisayar Hız birimleri
- Boole Cebri

Bilgisayar Veri Birimleri

Veri Birimi Adı	Ölçüsü
Bit	0 veya 1 olabilen bir veri
Nibble	4 bit'in yan yana gelmesi ile oluşan veri
Byte	8 bit=2 ³
Word	32 bit=2 ⁵
Double word	64 bit=2 ⁶
Quad Word	128 Bit=2 ⁷

KiloByte(KB)	1024 Byte=2 ¹⁰
Megabyte(MB)	1024KB=2 ²⁰
GigaByte(GB)	1024M=2 ³⁰
TeraByte(TB)	1024G=2 ⁴⁰
Peta(PB)	1024G=2 ⁵⁰
Exa(EB)	1024P=2 ⁶⁰

Bilgisayar Hız Birimleri

Hız Birimi Adı	Ölçüsü
Hertz(Hz)	1 sn'deki işlem sayısı
KiloHertz(KHz)	1sn'de 1000 işlem yapma ölçüsü
Mega Hertz(Mhz)	1sn'de 1000 000 işlem
GigaHertz(GHz)	1sn'de 1 milyar işlem
Revolutions Per minute(Rpm)	1'dakikadaki devir sayısı
Bit per second(bps)	Bir saniyede aktarılan bit sayısı)

- İkili sayı sistemi için geliştirilmiş cebirdir.
- İkili sayı sistemi 0 ve 1 rakamını kullanır.
- İkili sayı sisteminde her bir basamak bit olarak adlandırılır.
- En büyük hane MOST SIGNIFICANT BIT(MSB)
- En küçük hane LEAST SIGNIFICANT BIT(LSB) olarak adlandırılır.

Sayı Sistemleri Arasındaki İlişki

Onluk Taban (Decimal Base)	İkilik Taban (Binary Base)	Sekizlik Taban (Octal Base)	Onaltılık taban (Hexadecimal Base)
0	0000	0	0
1	0001	1	1
2	0010	2	2
3	0011	3	3
4	0100	4	4
5	0101	5	5
6	0110	6	6
7	0111	7	7
8	1000	10	8
9	1001	11	9
10	1010	12	А

İkilik Taban

- 10'luk taban 0,1,...9 rakamlarını kullanan ve insanoğlunun en kolay işlem yaptığı sayı sistemidir.
- 123=1X100+2X10+3X1
- İkilik taban ise bilgisayarlı sistemler için en uygun sayı sistemidir. 0,1 rakamlarını kullanır.
- 110=1X4+1X2+0X1=6

İkilik tabanda basamaklar ve 10 tabanına dönüşüm

sayı	1	0	1	1	1	0	0	1	1
Basam aklari	256'la r	128'ler	64'ler	32'ler	16'lar	8'ler	4'ler	2'ler	Birler basamağı
10'luk karşılığ ı	256		64	32	16			2	1

Sayı=256+64+32+16+2+1=371'dir.

10'luk tabandan ikilik tabana dönüşüm

Örnek 1:49 sayısının 2'lik karşılığını bulmaya çalışalım.

- En büyük 32'ler basamağı vardır.
- 49=32+16+1=(110001)₂

Örnek 2: 179 sayısının 2'lik karşılığı?

En fazla 128 var.

179=1X128+0X64+1X32+1X16+0X8+0X4+1X2+1X1=(10110011)₂

128+32+16+3=179

 Computer(=Bilgisayar), bilginin işlenmesi, iletilmesi ve saklanması gibi konuları içerir. Ancak bilgisayarlar elektrikle çalıştığı için bilgisayar için iki tür bilgi olabilir. Elektrik var veya yok. İşte bilgisayar biliminin gelişmesine paralel olarak bu mantık üzerine sayı sistemleri ve cebri geliştirilmiştir. Boole Cebri olarak adlandırılan cebir ikilik sayı sistemini temel alır.

- Bool Cebrini oluşturan üç unsur vardır:
- 1. Rakamları(0(False),1(True))(Bilgi saklama)
- 2. Aritmetik Operatörleri(VE(.), VEYA(+), NOT('))(Bilgi işleme)
- 3. Teoremleri(....)

• Bool Cebir Aritmetik Operatörleri

Α	В	S=A+B	S=A.B	S=A'
0	0	0	0	1
0	1	1	0	1
1	0	1	0	0
1	1	1	1	0

- Teoremleri
- 1. Değişme Özelliği
- A+B=B+A
- A.B=B.A
- 2. Birleşme Özelliği
- A+B+C=(A+B)+C=A+(B+C)
- A.B.C=(A.B).C=A.(B.C)

- 3. Dağılma Özelliği
- A.(B+C)=A.B+A.C
- A+B.C=(A+B).(A+C)
- Örnek:1.(1+0)=1.1+1.0
- 1.(1) =1+0
- 1 = 1
- Örnek: 1+1.0=(1+1).(1+0)=1.1=1

• 4. Özdeşlik Kuralı

$$A+A=A$$

$$A=A.A$$

Örnek:1+1=1, 1.1=1, 0.0=0, 0+0=0

• 5. VE Kuralı

A.1=A(Etkisiz eleman)

A.0=0(Yutan eleman)

• 6. Veya Kuralı

A+0=A(Etkisiz eleman)

• 7.Tümleyen İfadeleri

$$A+A'=1$$

$$A.A'=0$$

• 8. Tümleyenin Tümleyeni

• 9. De Morgan Kuralı

$$(A+B)'=A'.B'$$

$$(A.B)' = A' + B'$$

• 10. Yutma Kuralı:

$$A+A.B=A$$

$$A.(A+B)=A$$

• Örnek:

Örnek:a(a+b') ifadesinin sadeleşmiş halini bulunuz.

a.a+a.b'=a+a.b'=a.(1+b)=a.1=a

Örnek: a+(a'+b)' ifadesini sadeleştiriniz.

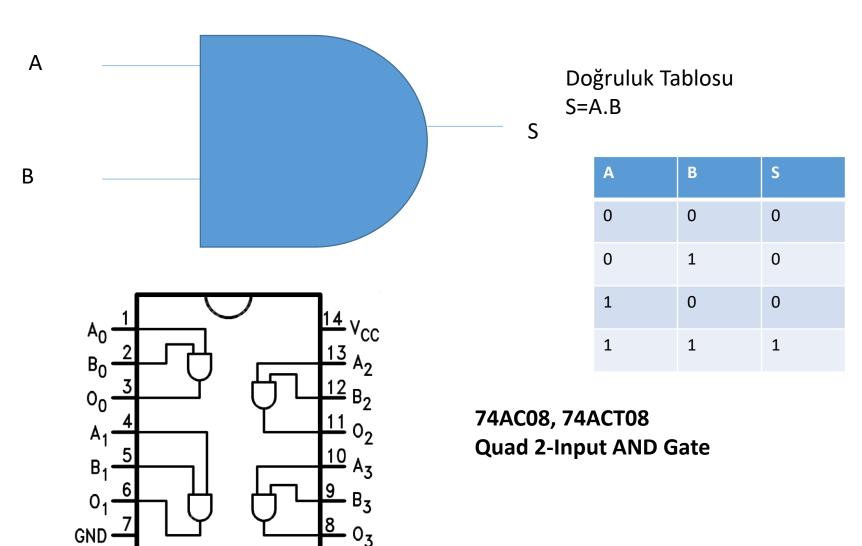
a+(a')'.b'=a+ab'=b'

Ödev: x.y+x'.z+y.z+y'z ifadesini sadeleştiriniz.

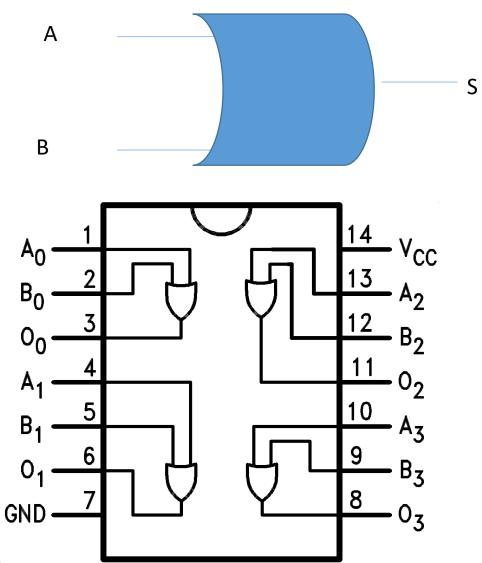
LOJIK KAPILAR(LOGIC GATES)

- Lojik Kapılar :Sayısal entegrelerin temelini oluşturan kapılardır:
- VE(AND),
- VEYA(OR),
- DEĞİL(NOT),
- AYRICALIKLI VEYA(YADA)(EXCLUSIVE OR)(XOR)
- VEDEĞİL(NAND)
- VEYADEĞİL(NOR),
- YADADEĞİL(XNOR)
- TAMPON(BUFFER)

VE(AND) KAPISI



VEYA(OR) KAPISI

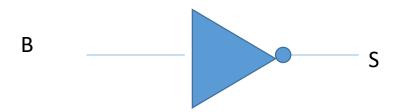


Doğruluk Tablosu S=A+B

Α	В	S
0	0	0
0	1	1
1	0	1
1	1	1

74AC32, 74ACT32 Quad 2-Input OR Gate

DEĞİL(NOT) KAPISI

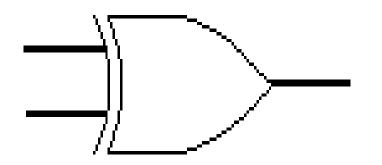


Doğruluk Tablosu S=B'

В	S
0	1
1	0

7404 Quad 2-Input OR Gate

YADA(Exclusive OR=XOR) KAPISI



Doğruluk Tablosu S=A⊕B= A'B+AB'

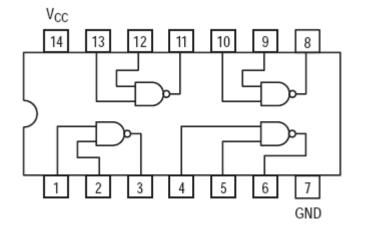
Α	В	S
0	0	0
0	1	1
1	0	1
1	1	0

74HC/HCT86 Quad 2-input EXCLUSIVE-OR gate

VEDEĞİL(NOT-AND≡NAND) KAPISI

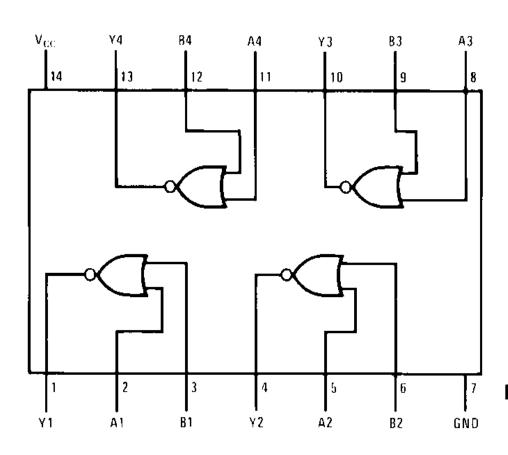
Doğruluk Tablosu S=(A.B)'=A'+B'

А	В	S
0	0	1
0	1	1
1	0	1
1	1	0



7400 - Quad 2-Input NAND Gate - ON Semiconductor

VEYADEĞİL(NOT-OR=NOR) KAPISI

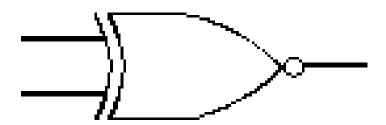


Doğruluk Tablosu S=(A+B)'=A'.B'

Α	В	S
0	0	1
0	1	0
1	0	0
1	1	0

74LS02 - Quad 2-Input NOR Gate - Fairchild Semiconductor

YADADEĞİL(Exclusive-NOR=XNOR) KAPISI



Doğruluk Tablosu S=A⊗B= A'.B'+AB

ISBAT:

Yada kapısının tümleyeni alınırsa; S=(A'B+B'A)'=(A'B)'.(B'.A)'=(A+B').(B+A')=AB +AA'+BB'+A'B'= A'.B'+AB bulunur.

А	В	S
0	0	1
0	1	0
1	0	0
1	1	1

Boole Fonksiyonlarının İndirgemesi

- F=xyz+x'yz+y'z ifadesini sadeleştirdiğimizde;
- F=(x+x')yz+y'z=yz+y'z=z(y+y')=z bulunur.
- Lojik kapılarla tasarım yapılırken mümkün olduğunca az kapı kullanılması ekonomik bir çözümdür. Bu sebeple fonksiyonların indirgenmesi çok önemlidir. Yukarıdaki fonksiyon indirgenmemiş olsa idi iki tümleyen(not) kapısı 3 and kapısı ve 1 or kapısı gereki olacak idi. Oysa fonksiyon aslında tek bir girişin kendisi imiş.