

## 4. Analízis modell kidolgozása 2

54 – *Override*

Konzulens:

dr. László Zoltán

### Csapattagok:

Kriván Bálint	CBVOEN	balint@krivan.hu
Jákli Gábor	ONZ5G1	j_gab666@hotmail.com
Dévényi Attila	L1YRH0	devenyat@gmail.com
Apagyi Gábor	X8SG3T	apagyi.gabooo@gmail.com
Péter Tamás Pál	N5ZLEG	falconsaglevlist@gmail.com

2011. március 6.

# Tartalomjegyzék

<b>4</b>	<b>Analízis modell kidolgozása 2</b>	<b>4</b>
4.1.	Objektum katalógus . . . . .	4
4.1.1.	<b>Simulation</b> . . . . .	4
4.1.2.	<b>State</b> . . . . .	4
4.1.3.	<b>Circuit</b> . . . . .	4
4.1.4.	<b>SequenceGenerator</b> . . . . .	4
4.1.5.	<b>Value</b> . . . . .	4
4.1.6.	<b>AndGate</b> . . . . .	4
4.1.7.	<b>OrGate</b> . . . . .	4
4.1.8.	<b>Inverter</b> . . . . .	4
4.1.9.	<b>Gnd</b> . . . . .	5
4.1.10.	<b>Vcc</b> . . . . .	5
4.1.11.	<b>Led</b> . . . . .	5
4.1.12.	<b>Toggle</b> . . . . .	5
4.1.13.	<b>Value</b> . . . . .	5
4.1.14.	<b>FlipFlopD</b> . . . . .	5
4.1.15.	<b>FlipFlopJK</b> . . . . .	5
4.1.16.	<b>Mpx</b> . . . . .	5
4.1.17.	<b>SevenSegmentDisplay</b> . . . . .	5
4.2.	Osztályok leírása . . . . .	5
4.2.1.	Circuit . . . . .	5
4.2.2.	Simulation . . . . .	6
4.2.3.	Simulation.State . . . . .	7
4.2.4.	Value . . . . .	7
4.2.5.	AbstractComponent . . . . .	7
4.2.6.	FlipFlop . . . . .	8
4.2.7.	DisplayComponent . . . . .	9
4.2.8.	SourceComponent . . . . .	9
4.2.9.	AndGate . . . . .	9
4.2.10.	FlipFlopD . . . . .	10
4.2.11.	FlipFlopJK . . . . .	10
4.2.12.	Gnd . . . . .	10
4.2.13.	Inverter . . . . .	10
4.2.14.	Led . . . . .	11
4.2.15.	Mpx . . . . .	11
4.2.16.	OrGate . . . . .	11
4.2.17.	SequenceGenerator . . . . .	12
4.2.18.	SevenSegmentDisplay . . . . .	12
4.2.19.	Toggle . . . . .	12
4.2.20.	Vcc . . . . .	13
4.3.	Statikus struktúra diagramok . . . . .	14
4.4.	Szekvencia diagramok . . . . .	15
4.5.	State-chartok . . . . .	21
4.6.	Napló . . . . .	21

## Ábrák jegyzéke

4.1. Statikus struktúra nézet . . . . .	14
4.2. Inicializálás . . . . .	15
4.3. Szimuláció . . . . .	16
4.4. Áramkör változásának észlelése . . . . .	17
4.5. Áramkör kiértékelési ciklus . . . . .	18
4.6. Komponens kiértékelése . . . . .	19
4.7. Flipflopok állapotának véglegesítése . . . . .	19
4.8. Jelgenerátorok léptetése . . . . .	20
4.9. Jelforrások módosítása . . . . .	20
4.10. Szimuláció állapotgépe . . . . .	21

## 4. Analízis modell kidolgozása 2

### 4.1. Objektum katalógus

#### 4.1.1. Simulation

A szimulációért felelős objektum. Létrehozza a szimulálni kívánt áramkört. Utasítja az áramkört több kiértékelési ciklus lefuttatásához, amíg az áramkörben van változás. Ha a változás megadott lépés szám limiten belül nem áll meg, tájékoztatja a felhasználót, hogy nincs stacionárius állapot.

#### 4.1.2. State

A szimuláció állapotát megvalósító objektum. 3 állapota van: WORKING, READY, FAILED

#### 4.1.3. Circuit

Az áramkör objektum. Ez az objektum hozza létre és köti össze egymással az áramkörü elemeket. Törli az egyes elemek "már kiértékelte" flagjét a kiértékelési ciklus előtt, hogy ezáltal a ciklusban minden kimenet értéke frissülhessen. További feladata a kiértékelés elindítása az összes kijelzőre, mert a rendszer kiértékelése a kijelzők kiértékelésével kezdődik. A flip-flopokat utasítja arra, hogy mentse el a jelenlegi kimenetüket, a saját belső memóriájukba. Megmondja, hogy az áramkörü elemek értéke megváltoztak-e. Ezen kívül lépteti a jelgenerátorokat.

#### 4.1.4. SequenceGenerator

Jelgenerátor, az áramkört felépítő egyik alapelem, kiértékelési kezdeményezés hatására az előre betáplált jel-sorozatot soron következő elemét állítja be aktuális értéként, így azon komponensek melyek bemenetére a Jelgenerátor van kötve, elérik aktuális értékét. Bemenete nem komponens jellegű így nem kezel más komponenseket. Mikor az áramkör kéri tőle, hogy lépjen, akkor a bitsorozat következő elemére lép.

#### 4.1.5. Value

A logikai értékeket megvalósító objektum. Jelenleg két érték lehetséges: logikai igaz, logikai hamis.

#### 4.1.6. AndGate

ÉS kapu, az áramkör egyik alapeleme. Bemeneteire kötött komponensek kiértékelését kezdeményezi, s a kapott értékek logikai ÉS kapcsolatát valósítja meg, amit a kimenetén kiad.

#### 4.1.7. OrGate

VAGY kapu, az áramkör egyik alapeleme. Bemeneteire kötött komponensek kiértékelését kezdeményezi, s a kapott értékek logikai VAGY kapcsolatát valósítja meg, amit a kimenetén kiad.

#### 4.1.8. Inverter

Invertáló, az áramkör alapelemei közé tartozik. A bemenetére érkező jel logikai negáltját valósítja meg, amit a kimenetén kiad.

#### 4.1.9. **Gnd**

Föld, az áramkört felépítő egyik elem, állandó értéke logikai hamis. Bemenete nem létezik, így nem kezdeményez további kiértékeléseket.

#### 4.1.10. **Vcc**

Tápfeszültség, az áramkör egyik alapeleme, mely állandóan a logikai igazt adja ki a kimenetén.

#### 4.1.11. **Led**

Egy kijelző az áramkör alapeleme, bemenetére kötött komponens kiértékelését kezdeményezi, és ezáltal az aktuális értékét egy a felhasználó számára érzékelhető módon kijelzi.

#### 4.1.12. **Toggle**

Kapcsoló, az áramkört felépítő elem, felhasználói interakciót követően, az aktuális értékét lehet állítani. Komponens bemenete nincs, így nem kezel további komponenseket.

#### 4.1.13. **Value**

A logikai értékeket megvalósító objektum. Jelenleg két érték lehetséges: logikai igaz, logikai hamis.

#### 4.1.14. **FlipFlopD**

D flip flop megvalósító objektum. Csak akkor lép működésbe, mikor az órajelbemenetén a logikai érték hamisról igazra változik, ekkor az értékbemenettől függően változtatja a kimeneti értékét.

#### 4.1.15. **FlipFlopJK**

JK flip flop megvalósító objektum. Csak akkor lép működésbe, mikor az órajelbemenetén a logikai érték hamisról igazra változik, ekkor az értékbemenetektől függően változtatja a kimeneti értékét.

#### 4.1.16. **Mpx**

4-1-es multiplexer áramkört építőelemet megvalósító objektum. Bemeneteire kötött komponensek kiértékelését kezdeményezi, a választó bemenet függvényében adja ki a kimeneten az egyik, vagy másik értékbemenetere kötött értéket.

#### 4.1.17. **SevenSegmentDisplay**

Hétszegmenses kijelző objektuma. Minden bemenete egy-egy szegmensért felelős, melyek 8-as alakban helyezkednek el.

### 4.2. **Osztályok leírása**

#### 4.2.1. **Circuit**

- **Felelősség**  
A komponensek létrehozása és összekötése a szimuláció elején, szimuláció által indított kiértékelési ciklus végrehajtása.
- **Ősosztályok:** (nincs)
- **Interfészek:** (nincs)

- **Attribútumok**
  - `private Map componentMap`: Komponenseket tartalmazó Map, mely segítségével név szerint megtalálható egy komponens.
  - `private List displays`: Megjelenítő típusú komponensek listája (kijelző, 7-segzmenses kijelző)
  - `private List sources`: Jelforrás típusú komponensek listája (kapcsoló, jelgenerátor)
  - `private List flipFlops`: Flipflopok listája (D és JK flipflopok)
  - `private List seqGens`: Jelgenerátorok listája
- **Metódusok**
  - `void init()`: Áramkör inicializálása; komponensek létrehozása és összekötése.
  - `void add(AbstractComponent component)`: Komponens hozzáadása a `componentMap`-hez. Ezt minden komponensre meg kell hívni.
  - `void add(SourceComponent sc)`: Jelforrás hozzáadása a `sources` listához.
  - `void add(FlipFlop ff)`: FlipFlop hozzáadása a `flipFlops` listához.
  - `void add(SequenceGenerator sg)`: Jelgenerátor hozzáadása a `seqGens` listához.
  - `void add(DisplayComponent dc)`: Megjelenítő hozzáadása a `displays` listához.
  - `void doEvaluationCycle()`: Egy kiértékelési ciklus lefuttatása. Az áramkörtől ezután lekérdezhető, hogy változott-e a rendszer állapota, azaz valamelyik komponens eltérő kimenetet ad-e, mint az előző ciklusban.
  - `boolean isChanged()`: Áramkör változásának lekérdezése. Igazsal tér vissza, ha van olyan komponens, ami azt jelzi magáról, hogy változott a kimenete.
  - `void commitFlipFlops()`: A flipflopok jelenlegi kimenetének elmentése belső állapotnak, és az órajel bemenetén lévő érték eltárolása az éldetektálás érdekében.
  - `void stepGenerators()`: Jelgenerátorok léptetése.

#### 4.2.2. Simulation

- **Felelősség**

Az áramkörön kiértékelési ciklusok futtatása az adott áramkör bemenetekre (kapcsolók állapota, jelgenerátorok jelenlegi értéke) nézve addig, amíg az áramkör nem stabilizálódik.
- **Ősosztályok:** (nincs)
- **Interfészek:** (nincs)
- **Attribútumok**
  - `private Circuit circuit`: Szimulált áramkör
  - `private State state`: Szimuláció jelenlegi állapota
- **Metódusok**
  - `Circuit getCircuit()`: Szimulált áramkör lekérdezése
  - `void start()`: Szimuláció elindítása a jelenlegi áramköri bemenetekre (kapcsolók állapota, jelgenerátorok jelenlegi értéke). Amennyiben stacionárius állapot jött létre, léptetjük a jelgenerátorokat és elmentjük a flipflopok állapotát. Így újbóli hívásra már a következő időpillanatban érvényes áramköri bemenetekre lehet szimulálni az áramkört.
  - `void getState(State state)`: Szimuláció állapotának lekérdezése.

## 4.2.3. Simulation.State

Enumeráció.

- Felelősség  
Szimuláció állapotait írja le
- Ősosztályok: (nincs)
- Interfészek: (nincs)
- Attribútumok
  - `public static final State READY` A szimuláció kész a futásra. Ilyenkor hívható rajta a `start()` metódus.
  - `public static final State WORKING` Szimuláció éppen dolgozik, egy konkrét jelforrás-kombinációt alkalmazva szimulálja az áramkört.
  - `public static final State FAILED` A szimuláció leállt, mert az áramkörnek nincs stationárius állapota. A `start()` metódus újra hívható (ha a bemenetek nem változnak, továbbra is le fog állni).
- Metódusok
  - (nincs)

## 4.2.4. Value

- Felelősség  
Az áramkörben előfordulható értéket reprezentál.
- Ősosztályok: `Object`  $\rightarrow$  `Enum`  $\rightarrow$  `Value`.
- Interfészek: (nincs)
- Attribútumok
  - `public static final Value FALSE`
  - `public static final Value TRUE`
- Metódusok
  - `Value invert()`: Invertálja az adott értéket. Ennek addig van értelme, amíg 2 féle állapot fordulhat elő a rendszerben.

## 4.2.5. AbstractComponent

Absztrakt osztály.

- Felelősség  
Egy komponens absztrakt megvalósítása, ebből származik az összes többi komponens. A közös logikát valósítja meg. A gyakran használt dolgokra ad alapértelmezett implementációt (összekötés, bemenetek kiértékelése stb.)
- Ősosztályok: (nincs)
- Interfészek: (nincs)
- Attribútumok

- `protected String name`: **Komponens neve** (ahogy az áramkörben azonosítjuk)
- `private boolean changed`: Azt mutatja meg, hogy változott-e valamelyik kimenete a komponensnek. Ez a flag az `evaluate()` meghívásánál számolódik ki, vagyis azt jelzi, hogy két kiértékelés között változott-e a kimenet.
- `protected boolean alreadyEvaluated`: "Kiértékelt" flag, ha ez be van billenve, akkor nem számolunk újra, csak visszaadjuk az előzőleg kiszámolt értéket.
- `protected Value[] values`: **Kimeneteken lévő értékek**. Ez frissül az `evaluate()` meghívására, ha még nem volt kiértékelve.
- `protected AbstractComponent[] inputs`: **A bemenetekre kötött komponensek**.
- `protected int[] indices`: Itt tároljuk, hogy melyik bemenetre, az adott komponens melyik kimenetét kötöttük.

- **Metódusok**

- `String getName()`: **Név lekérdezése**
- `void setName(String name)`: **Név beállítása** (változó, amivel azonosítjuk)
- `addTo(Circuit c)`: **Meghívja az áramkör `add(AbstractComponent ac)` metódusát.**
- `Value[] evaluate()`: **Komponens kimenetein lévő értékek újraszámolása** (ha a kiértékelt flag, nincs beállítva) a bemenetek alapján. A kimeneteken lévő értékekkel tér vissza.
- `void clearEvaluatedFlag()`: **Töröljük a komponens "kiértékelt" flagjét.**
- `getValue(int idx)`: **Visszaadja a paraméterben megadott indexű kimenet értékét.**
- `boolean isChanged()`: **Changed flag lekérdező metódusa.**
- `void setInput(int inputPin, AbstractComponent component, int outputPin)`: **Beállítunk egy bemenetet** (adott bemeneti lábra rákötjük az adott komponens adott kimeneti lábát).

#### 4.2.6. FlipFlop

Absztrakt osztály.

- **Felelősség**  
Flipflopok őssosztálya, itt vannak leírva a flipflopok közös logikája.
- **Őssosztályok:** `AbstractComponent`
- **Interfészek:** (nincs)
- **Attribútumok**
  - `protected Value q`: **A flip-flopban tárolt érték** (az előző állapot)
  - `protected Value clk`: **A rendszer előző stabil állapotánál mért flip-flop órajel-bemenetére érkező érték** (ennek segítségével tudunk detektálni élváltozást).
- **Metódusok**
  - `addTo(Circuit c)`: **Meghívja az áramkör `add(FlipFlop ff)` metódusát.**
  - `void commit()`: **Az FF jelenlegi kimenetét és az órajel bemenetét elmentjük a `q` és `clk` attribútumba.** Ezt akkor kell meghívni, amikor az áramkör az adott áramköri bemenetekre stabil állapotba ért.
  - `boolean isActive()`: **Számolhat-e az FF?** Ezt kell ellenőrizniük a konkrét flipflop implementációknak, hiszen ekkor kellhet a belső állapottól eltérő állapotot kiadni.



#### 4.2.7. DisplayComponent

Absztrakt osztály.

- Felelősség  
Megjelenítő típusú komponensek őssztálya.
- Őssztályok: AbstractComponent.
- Interfészek: (nincs).
- Attribútumok
  - (nincs)
- Metódusok
  - `addTo(Circuit c)`: Meghívja az áramkör `add(DisplayComponent dc)` metódusát (és az őssztály implementációját is – hiszen ugyanúgy kell regisztrálni a megjelenítőket is, mint a többi komponenst).

#### 4.2.8. SourceComponent

Absztrakt osztály.

- Felelősség  
Jelforrás típusú komponensek őssztálya.
- Őssztályok: AbstractComponent.
- Interfészek: (nincs).
- Attribútumok
  - (nincs)
- Metódusok
  - `addTo(Circuit c)`: Meghívja az áramkör `add(SourceComponent dc)` metódusát (és az őssztály implementációját is – hiszen ugyanúgy kell regisztrálni a jelforrásokat is, mint a többi komponenst).
  - `abstract Value[] getValues()`: Lekérhetjük a jelforrás értékeit. Ennek megvalósítása a konkrét implementációk feladata.
  - `abstract setValues(Value[] values)`: Beállítjuk a jelforrás értékét. Ennek megvalósítása a konkrét implementációk feladata. (pl. kapcsoló csak 1 elemű tömböt kaphat)

#### 4.2.9. AndGate

- Felelősség  
ÉS kapu, az áramkör egyik alapeleme. Bemeneteire kötött értékeken a logikai ÉS műveletet hajtva végre, és ennek eredményét adja ki a kimenetén.
- Őssztályok: AbstractComponent
- Interfészek: (nincs)
- Attribútumok
  - (nincs)
- Metódusok
  - (nincs)

## 4.2.10. FlipFlopD

- Felelősség  
D flipflop, mely felfutó órajelnél beírja a belső állapotába az adatbemeneten lévő értéket. Kimenetén a belső állapota jelenik meg.
- Ősosztályok: AbstractComponent → FlipFlop.
- Interfészek: (nincs)
- Attribútumok
  - (nincs)
- Metódusok
  - (nincs)

## 4.2.11. FlipFlopJK

- Felelősség  
JK flipflop, mely felfutó órajelnél a Követelmények részénél leírt módon a J és K bemeneten lévő értéktől függően változtatja a belső állapotát. Kimenetén a belső állapota jelenik meg.
- Ősosztályok: AbstractComponent → FlipFlop.
- Interfészek: (nincs)
- Attribútumok
  - (nincs)
- Metódusok
  - (nincs)

## 4.2.12. Gnd

- Felelősség  
A "föld" komponens, mely állandóan a hamis értéket adja ki. Nincs bemenete.
- Ősosztályok: AbstractComponent.
- Interfészek: (nincs)
- Attribútumok
  - (nincs)
- Metódusok
  - (nincs)

## 4.2.13. Inverter

- Felelősség  
Inverter alkatrész, mely invertálva adja ki a kimenetén a bemeneten érkező jelet.
- Ősosztályok: AbstractComponent.
- Interfészek: (nincs)

- Attribútumok
  - (nincs)
- Metódusok
  - (nincs)

#### 4.2.14. Led

- Felelősség

Egy LED-et reprezentál, mely világít, ha bemenetén igaz érték van.
- Ősosztályok: AbstractComponent → DisplayComponent.
- Interfészek: (nincs)
- Attribútumok
  - (nincs)
- Metódusok
  - (nincs)

#### 4.2.15. Mpx

- Felelősség

4-1-es multiplexer, amely 4 adatbemenettel, 2 kiválasztó-bemenettel és 1 kimenettel rendelkezik. A kiválasztó-bemenetekre adott értéktől függ, hogy melyik adatbemenet értéke jelenik meg az adatkimeneten.
- Ősosztályok: AbstractComponent.
- Interfészek: (nincs)
- Attribútumok
  - (nincs)
- Metódusok
  - (nincs)

#### 4.2.16. OrGate

- Felelősség

VAGY kapu, az áramkör egyik alapeleme. Bemeneteire kötött értékeken a logikai VAGY műveletet hajtva végre, és ennek eredményét adja ki a kimenetén.
- Ősosztályok: AbstractComponent.
- Interfészek: (nincs)
- Attribútumok
  - (nincs)
- Metódusok
  - (nincs)

## 4.2.17. SequenceGenerator

- Felelősség  
Jelgenerátort reprezentál, amely a beállított bitsorozatot adja ki.
- Ősosztályok: `AbstractComponent` → `SourceComponent`.
- Interfészek: (nincs)
- Attribútumok
  - `private int index`: A bitsorozat egy indexe, ez határozza meg, hogy éppen melyik értéket adja ki a kimenetén.
  - `private Value[] sequence`: Tárolt bitsorozat
- Metódusok
  - `addTo(Circuit c)`: Meghívja az áramkör `add(SequenceGenerator sg)` metódusát (és az őosztály implementációját is – hiszen ugyanúgy kell regisztrálni a jelforrásokat is, mint a többi komponenst).
  - `Value[] getValues()`: Jelgenerátor bitsorozatának lekérdezése
  - `void setValues(Value[] values)`: Jelgenerátor bitsorozatának beállítása
  - `void step()`: A jelgenerátor lép, a bitsorozat következő elemére ugrik. A következő léptetésig ez kerül kiadásra a kimeneteken.

## 4.2.18. SevenSegmentDisplay

- Felelősség  
7-szegmenses kijelzőt reprezentál, melynek 7 bemenete vezérli a megfelelő szegmenseket, ezek világítanak, ha az adott bemenetre logikai igaz van kötve.
- Ősosztályok: `AbstractComponent` → `DisplayComponent`.
- Interfészek: (nincs)
- Attribútumok
  - (nincs)
- Metódusok
  - (nincs)

## 4.2.19. Toggle

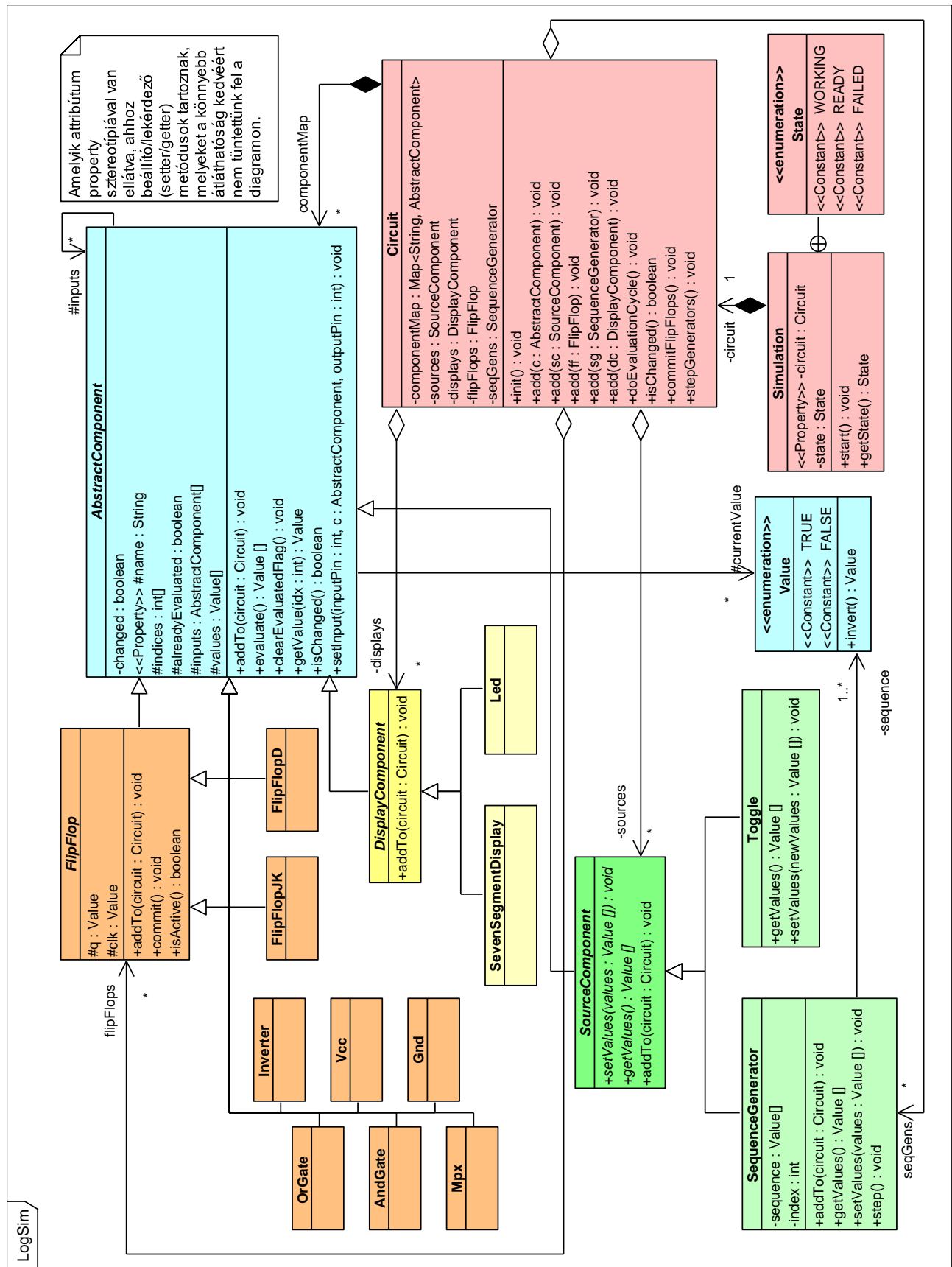
- Felelősség  
Kapcsoló jelforrás, melynek két állapota lehet; egyikben logikai igazat, másikban logikai hamist ad ki.
- Ősosztályok: `AbstractComponent` → `SourceComponent`.
- Interfészek: (nincs)
- Attribútumok
  - (nincs)
- Metódusok
  - `Value[] getValues()`: Lekérjük a kapcsoló értékét (1 elemű tömb)

- `void setValues(Value[] values):` Kapcsoló állapotának változtatása, csak 1 elemű tömböt kaphat paraméterül.

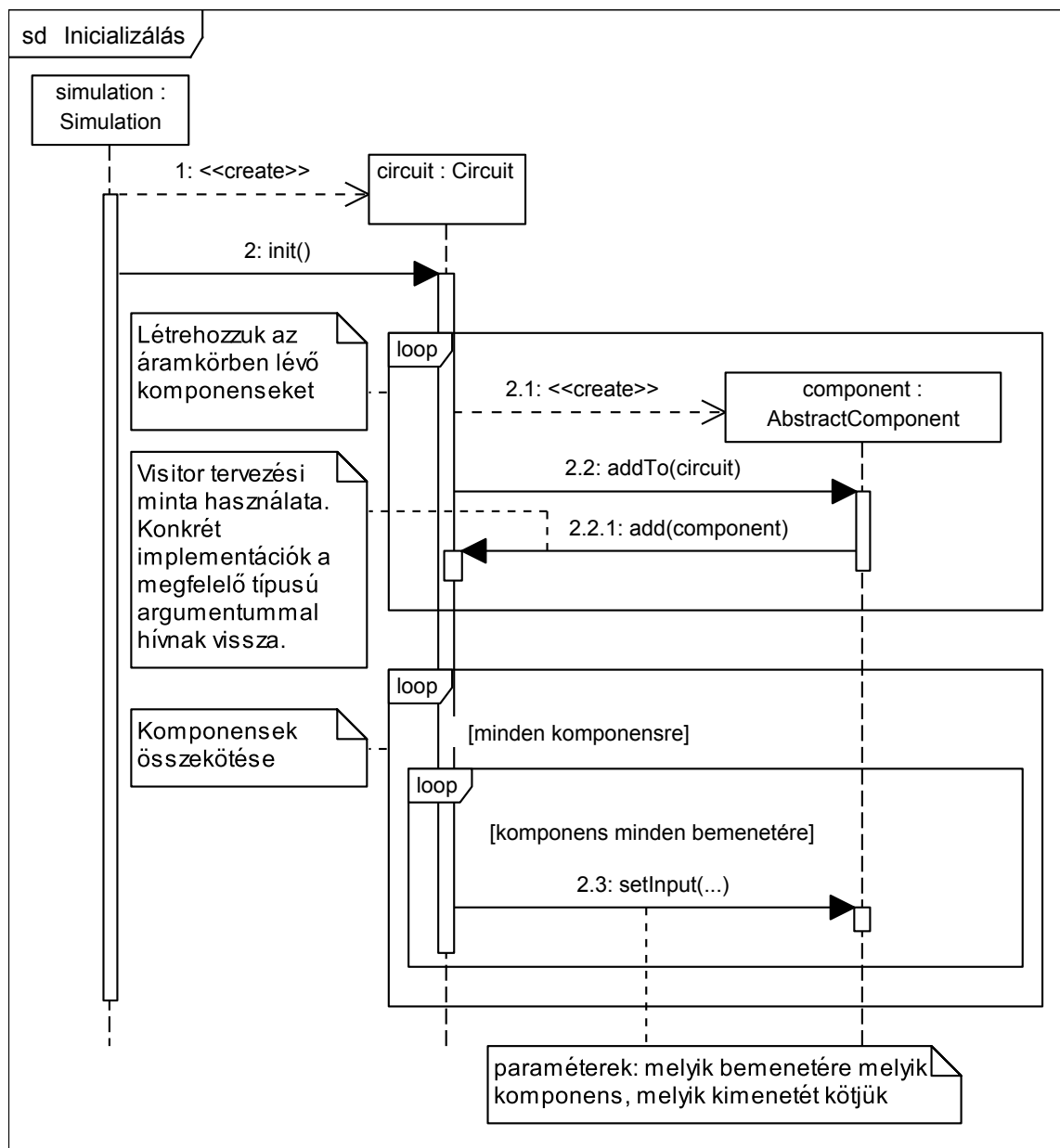
#### 4.2.20. Vcc

- Felelősség  
A tápfeszültség komponens, ami konstans igaz értéket ad. Nincs bemenete.
- Ősosztályok: `AbstractComponent`.
- Interfészek: (nincs)
- Attribútumok
  - (nincs)
- Metódusok
  - (nincs)

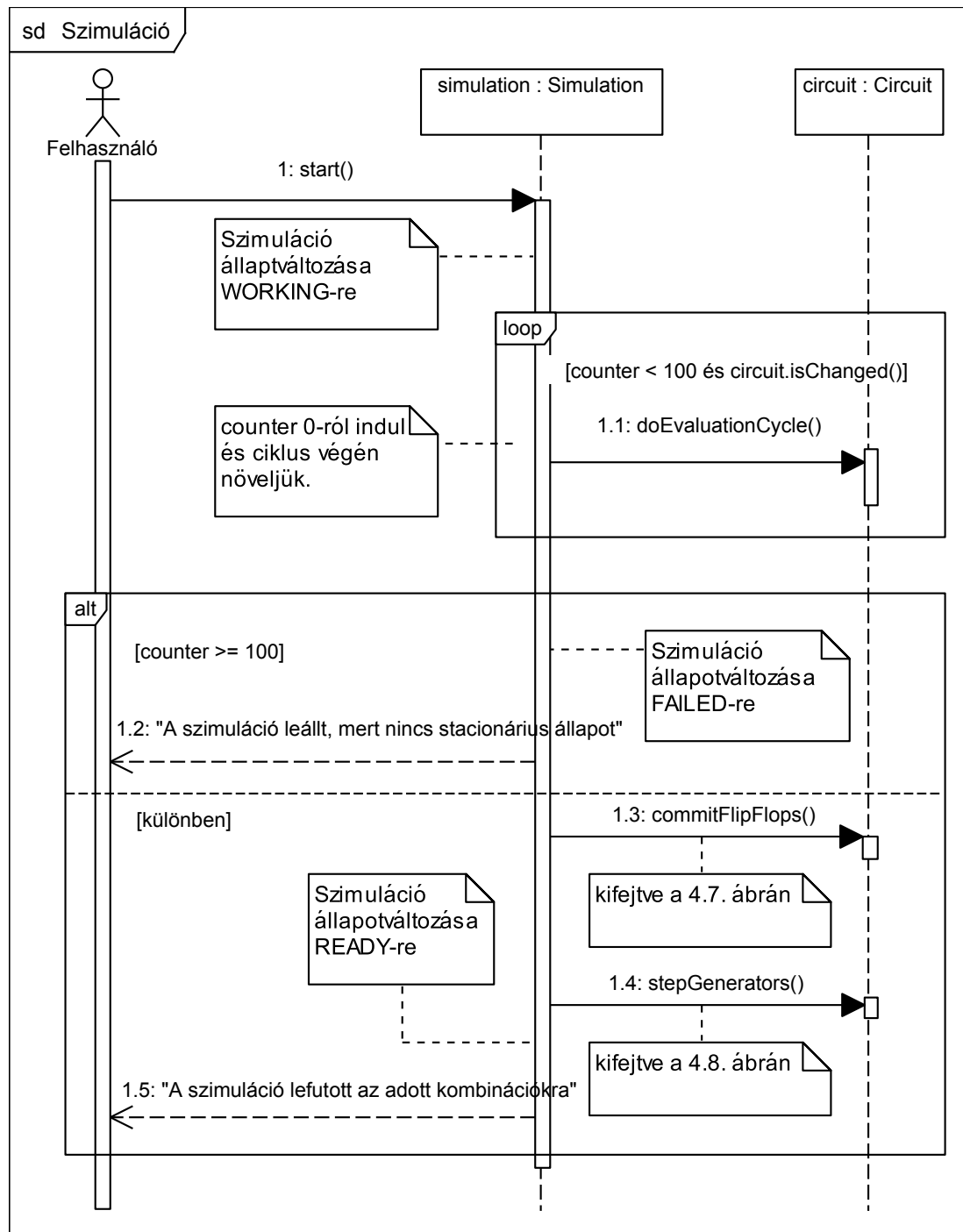
### 4.3. Statikus struktúra diagramok



## 4.4. Szekvencia diagramok

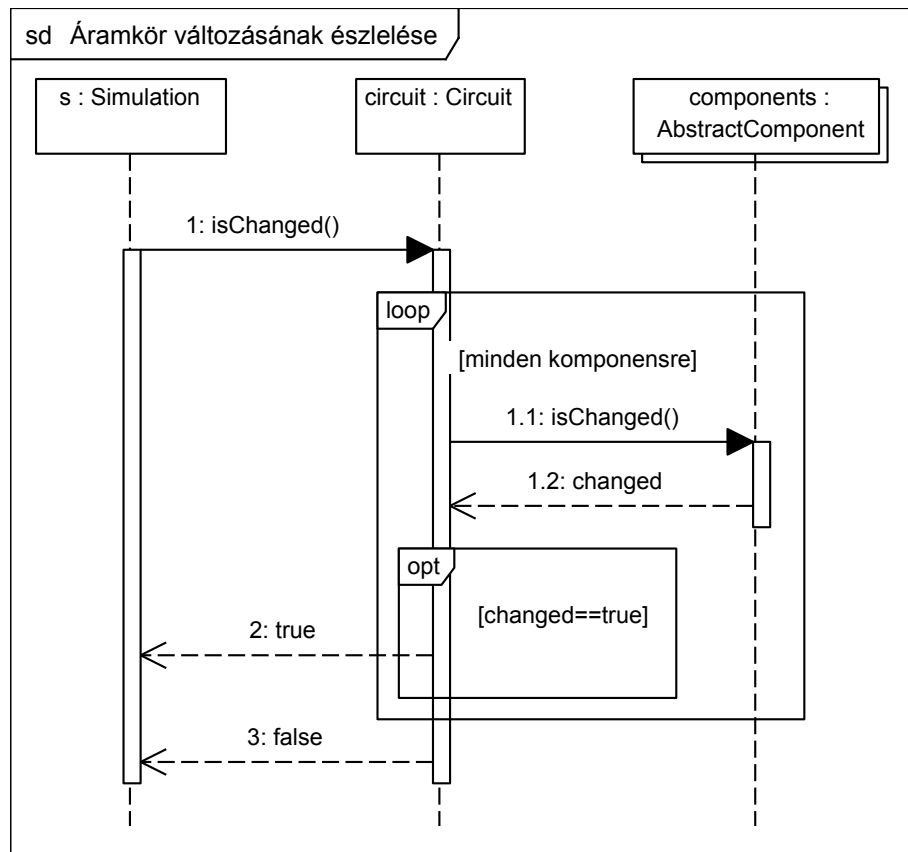


4.2. ábra. Inicializálás

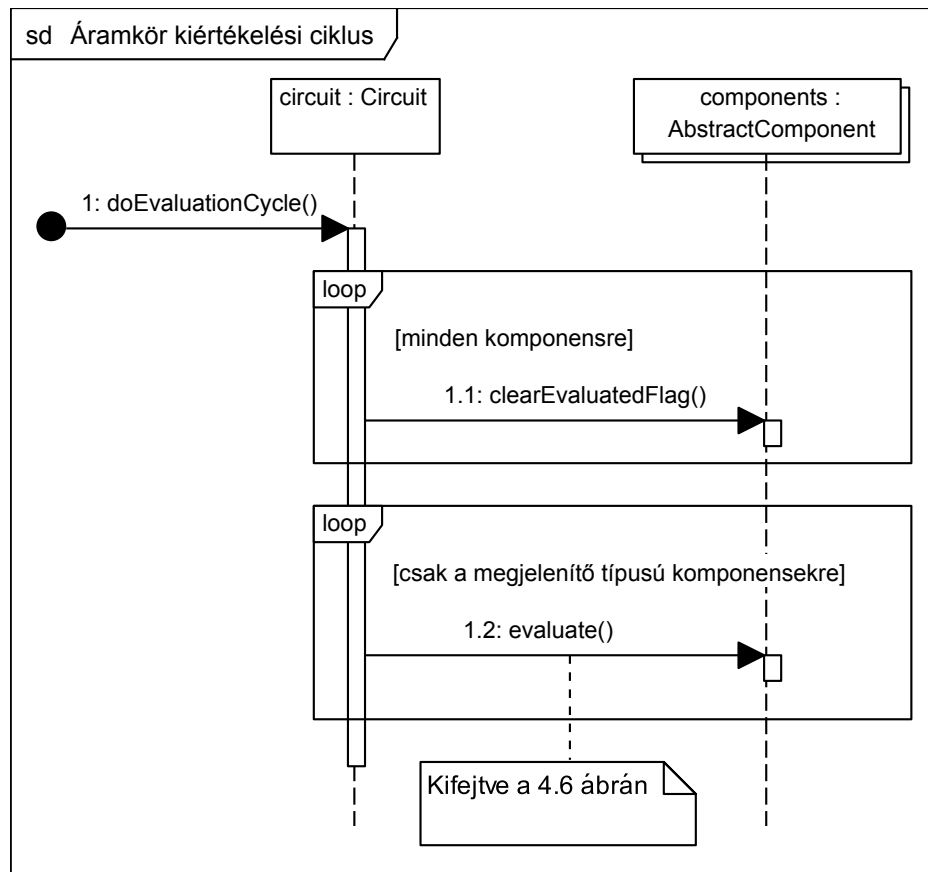


4.3. ábra. Szimuláció

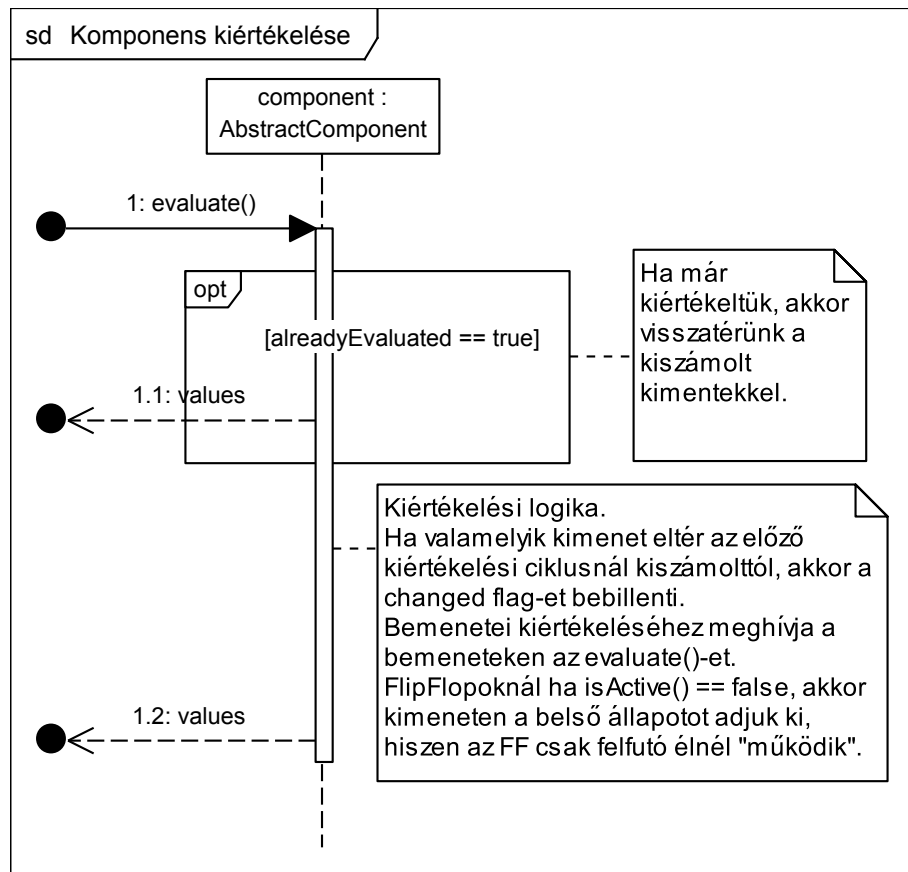




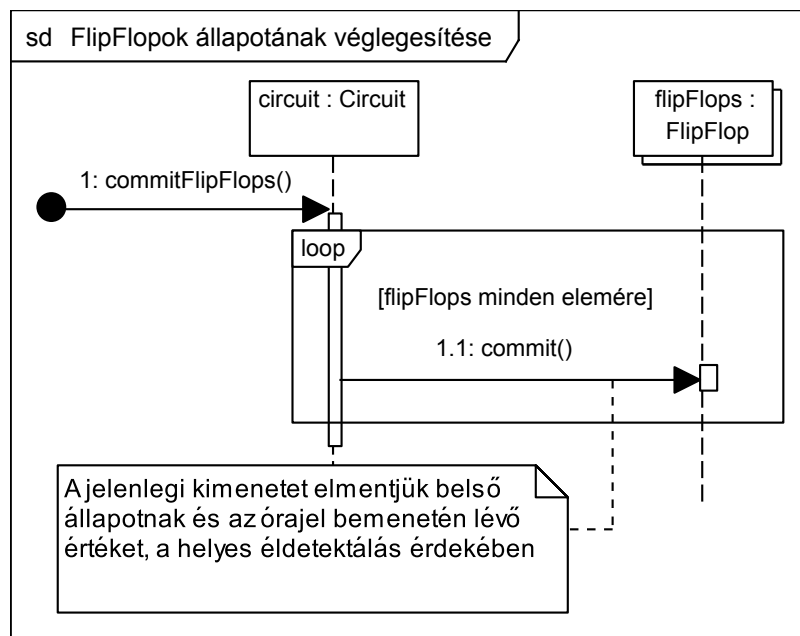
4.4. ábra. Áramkör változásának észlelése



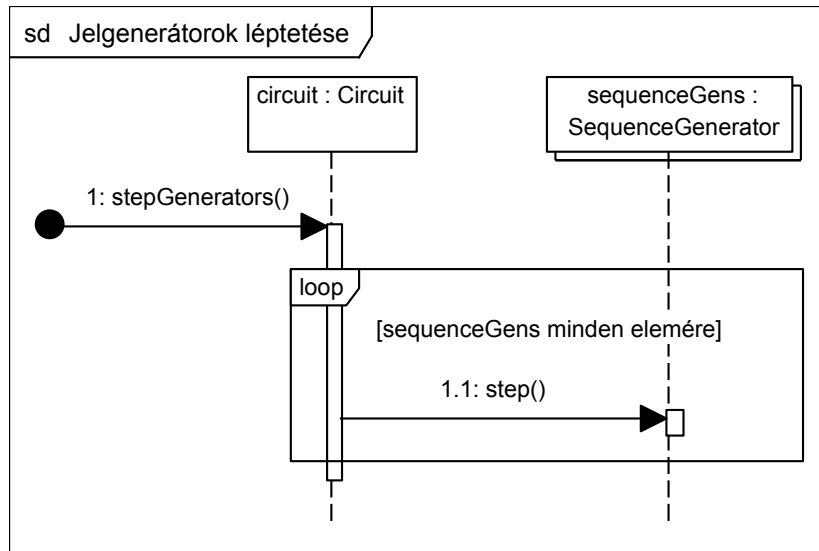
4.5. ábra. Áramkör kiértékelési ciklus



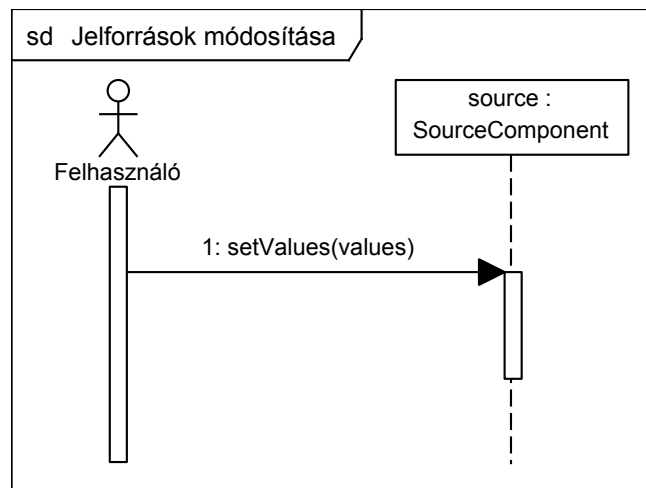
4.6. ábra. Komponentek kiértékelése



4.7. ábra. Flipflopok állapotának véglegesítése

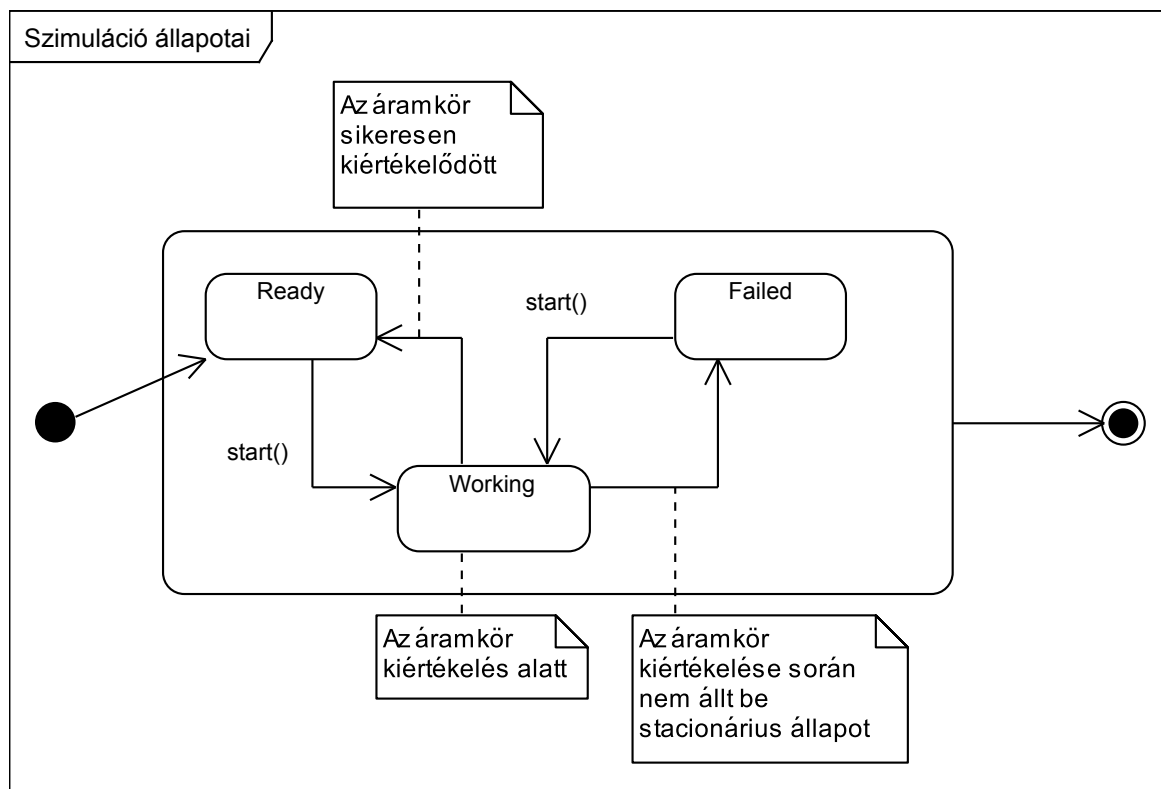


4.8. ábra. Jelgenerátorok léptetése



4.9. ábra. Jelforrások módosítása

#### 4.5. State-chartok



4.10. ábra. Szimuláció állapotgépe

#### 4.6. Napló

Kezdet	Időtartam	Résztvevők	Leírás
2011.03.xx. xx:xx	...	...	SOK SZEKVENCIA DIAGRAM + OSZTÁLYDIAGRAM
2011.03.04. 18:00	30 perc	<b>Apagyi G.</b> <b>Kriván B.</b>	Osztályok leírásának kritikus részeinek átbeszélése
2010.03.04. 18:30	2 óra	<b>Apagyi G.</b>	Objektum katalógus és osztályok leírásának átdolgozása az aktuális modellnek megfelelően
2010.03.04. 20:00	30 perc	<b>Kriván B.</b> <b>Dévényi A.</b>	Értekezlet. Döntés: Komponensek áramkörbe való beregisztálásának módosítása. (Visitor tervezési minta)
2010.03.05. 10:00	2 óra	<b>Kriván B.</b>	Komponensek áramkörbe való beregisztálásának módosítása, osztálydiagram átalakítása, szekvenciadiagramok módosítása
2010.03.05. 16:00	2 óra	<b>Kriván B.</b>	Objektum katalógus és osztályok leírásának átdolgozása az aktuális modellnek megfelelően, apróbb hibák javítása.