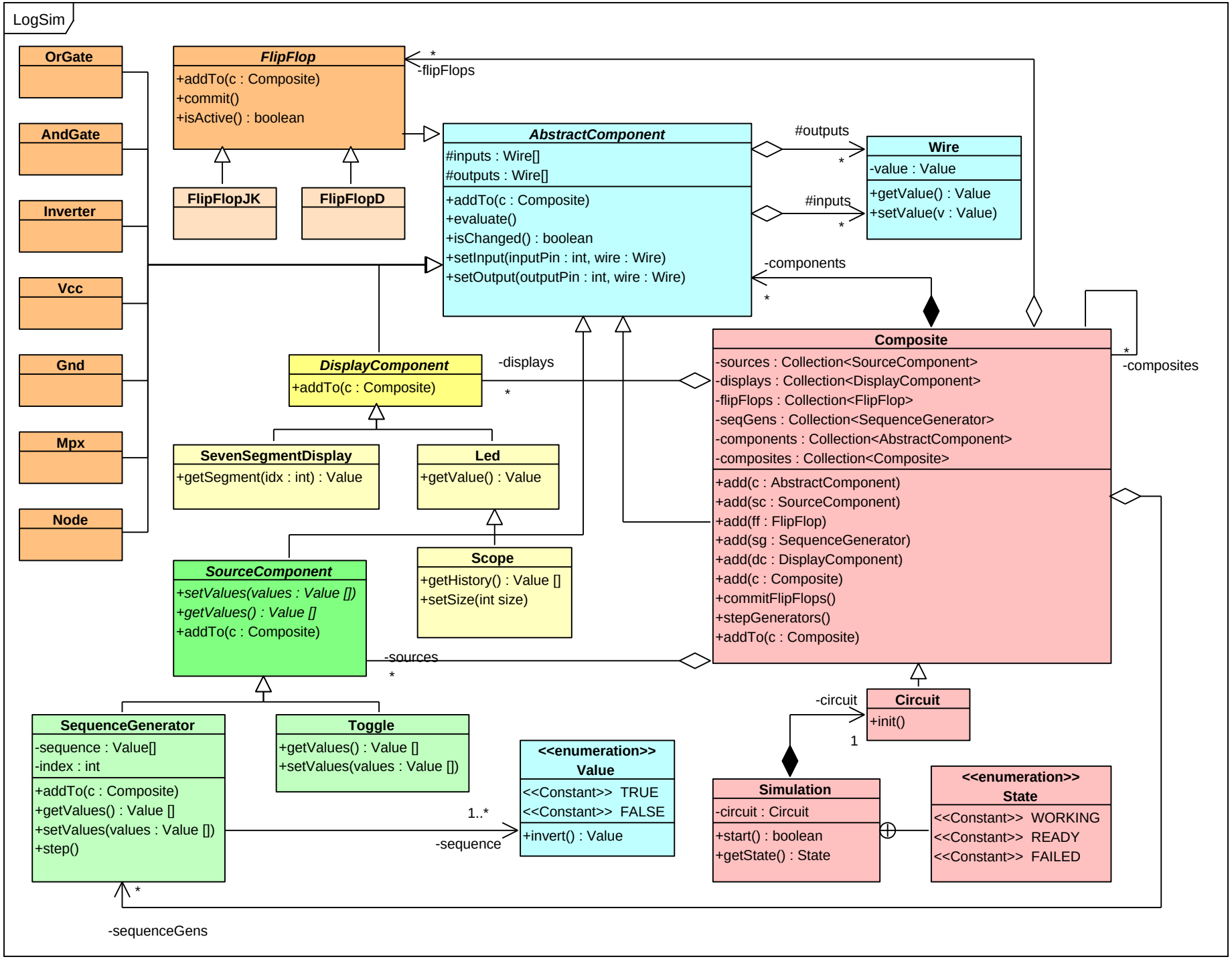
LogSim
OrGate
AndGate
Inverter
Vcc
Gnd
Mpx
Node
FlipFlop
+addTo(c : Composite)
+commit()
+isActive() : boolean
-flipFlops
FlipFlopJK
FlipFlopD
AbstractComponent
#inputs : Wire[]
#outputs : Wire[]
+addTo(c : Composite)
+evaluate()
+isChanged() : boolean
+setInput(inputPin : int, wire : Wire)
+setOutput(outputPin : int, wire : Wire)
#outputs
#inputs
Wire
-value : Value
+getValue() : Value
+setValue(v : Value)
-components
Composite
-sources : Collection<SourceComponent>
-displays : Collection<DisplayComponent>
-flipFlops : Collection<FlipFlop>
-seqGens : Collection<SequenceGenerator>
-components : Collection<AbstractComponent>
-composites : Collection<Composite>
+add(c : AbstractComponent)
+add(sc : SourceComponent)
+add(ff : FlipFlop)
+add(sg : SequenceGenerator)
+add(dc : DisplayComponent)
+add(c : Composite)
+commitFlipFlops()
+stepGenerators()
+addTo(c : Composite)
-composites
DisplayComponent
+addTo(c : Composite)
-displays
SevenSegmentDisplay
+getSegment(idx : int) : Value
Led
+getValue() : Value
Scope
+getHistory() : Value []
+setSize(int size)
SourceComponent
+setValues(values : Value [])
+getValues() : Value []
+addTo(c : Composite)
-sources
Circuit
+init()
-circuit
SequenceGenerator
-sequence : Value[]
-index : int
+addTo(c : Composite)
+getValues() : Value []
+setValues(values : Value [])
+step()
Toggle
+getValues() : Value []
+setValues(values : Value [])
<<enumeration>>
Value
<<Constant>> TRUE
<<Constant>> FALSE
+invert() : Value
1..*
-sequence
Simulation
-circuit : Circuit
+start() : boolean
+getState() : State
<<enumeration>>
State
<<Constant>> WORKING
<<Constant>> READY
<<Constant>> FAILED
-sequenceGens