



# 浅谈高云硬件设计的一些注意事项

主讲人：刘工

——深圳市我是你的眼有限公司——

专业的FPGA、无线通信方案商

微信公众号：MYMINIEYE

答疑邮箱：[suport@myminieye.com](mailto:suport@myminieye.com)

网址：[www.myminieye.com](http://www.myminieye.com)

淘宝店铺：小眼睛半导体

# 关注&交流

- 微信公众号:



- 讨论群:



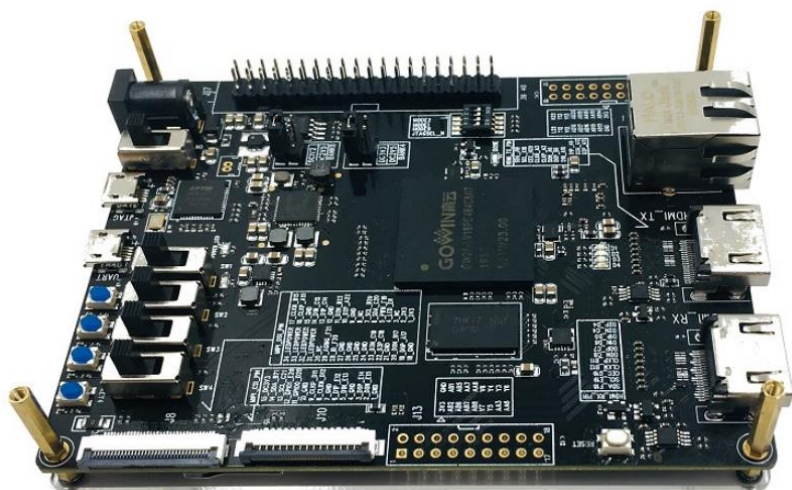
微信讨论群二维码



QQ讨论群二维码

## 课程目标:

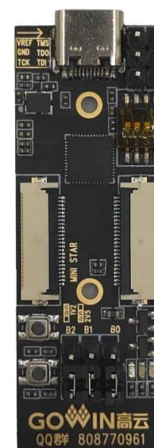
- 通过以下三款开发板的硬件设计经验，分享高云fpga硬件设计中的一些小细节，希望可以帮大家避免错误。



combat



9K双通道MIPI



Mini\_Star

# 目录

## CONTENTS

1

DDR3硬件设计

2

HDMI接口硬件设计

3

MIPI接口硬件设计

MORE

1、DDR3硬件设计

2、HDMI接口硬件设计

3、MIPI接口硬件设计

01

# DDR3硬件设计

- 1、同组数据要求分配到FPGA同一个DQ组;
- 2、DDR网络, FPGA端引脚分配要求分配到差分信号对的A端口。

MORE

1、DDR3硬件设计

2、HDMI接口硬件设计

3、MIPI接口硬件设计

02

## HDMI接口硬件设计

- 1、差分，等长，差分对间的间距；
- 2、mipi与HDMI功能复用情况下做好电平匹配；



**MORE**

1、DDR3硬件设计

2、HDMI接口硬件设计

3、MIPI接口硬件设计

03

## MIPI接口硬件设计

# MIPI接口硬件设计

- 1、伪MIPI接口，以及真MIPI接口差异；
- 2、FPGA的BANK电压；
- 3、MIPI输入要端接100R电阻。



# Thanks

——深圳市我是你的眼有限公司——

专业的FPGA、无线通信方案商

MYMINIEYE

