



# DDR3的读写控制

---

主讲人：徐子荣

——深圳市我是你的眼有限公司——

专业的FPGA、无线通信方案商

微信公众号：MYMINIEYE

答疑邮箱：[suport@myminieye.com](mailto:suport@myminieye.com)

网址：[www.myminieye.com](http://www.myminieye.com)

淘宝店铺：小眼睛半导体

# 关注&交流

- 微信公众号:



- 讨论群:



微信讨论群二维码



QQ讨论群二维码

## 课程目标：

掌握Gowin的DDR3 IP core的使用

# 目录 / CONTENTS

1 概述

2 IP Core特性及使用

3 DDR3仿真

MORE

1、概述

2、IP Core特性及使用

3、DDR3仿真

01

概述

Gowin DDR3 Memory Interface IP 是一个通用的 DDR3 内存接口 IP，符合 JESD79-3F 标准协议。该 IP 包含 DDR3 内存控制器（Memory Controller, MC）与对应的物理层接口（Physical Interface, PHY）设计。Gowin DDR3 Memory Interface IP 为用户提供一个通用的命令接口，使其与内存芯片进行互连，完成用户的访存需求。

MORE

1、概述

2、IP Core特性及使用

3、DDR3仿真

02

IP Core特性及使用

# IP Core特性及使用

1. DDR3 IP core的特性 (参考IPUG281)
2. DDR3 IP core的配置



MORE

1、概述

2、IP Core特性及使用

3、DDR3仿真

03

DDR3仿真

# DDR3仿真

DDR3例程仿真



# Thanks

——深圳市我是你的眼有限公司——

专业的FPGA、无线通信方案商

MYMINIEYE

