PCB布局：

1. 考虑可维修性：BGA周边5mm禁布器件，最小3mm；
2. DFM可靠性：按照相关工艺要求。，布局时器件满足DFM的间距要求；
3. 储能电容，滤波电容，上拉电阻位置等：滤波电容靠近各个pin放置，储能电容均匀放置在芯片周边（电源分割平面区域）；上拉电阻按要求放置（布线长度小于500mil）。
4. 按组等长是否满足;
5. 时序要求是否满足（时钟 > 地址/命令 > 控制）;
6. 同组数据是否同层（相同的参考平面）。