



MYMINIEYE

Look to the future together

——深圳市我是你的眼有限公司——

专业的FPGA、无线通信方案商
主讲人：Ni II



QQ群: 882634519
微信公众号: MYMINIEYE
邮箱: mill@myminiye.com
网址: www.myiniye.com
淘宝店铺: 小眼睛半导体



小眼睛半导体FPGA学...
扫一扫二维码, 入群聊。



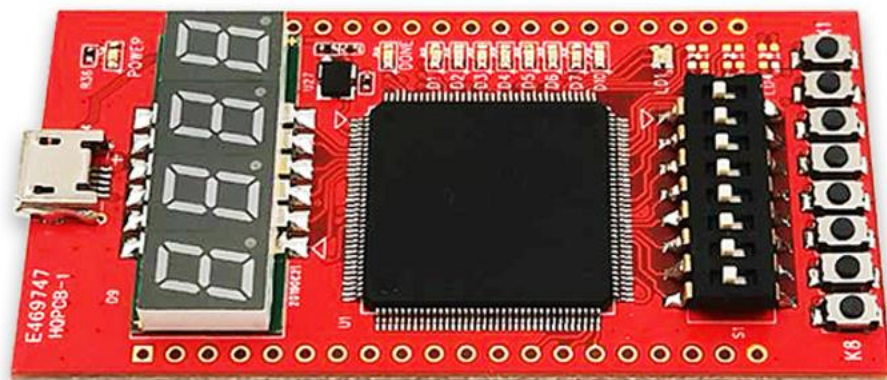


配套开发板



FPGA原厂技术支持；
配套12套经典实例；
MicroUSB数据线直接下载；
免费专家直播，深入浅出；

[点击购买](#)



国产高性价比FPGA套件

近20套配套实验：涉及频率计，密码锁，VGA，
蓝牙，WIFI通信；
硬件的思维解读Verilog和FPGA开发；
MYMINIEYE、高云原厂售后支持；

[点击购买](#)



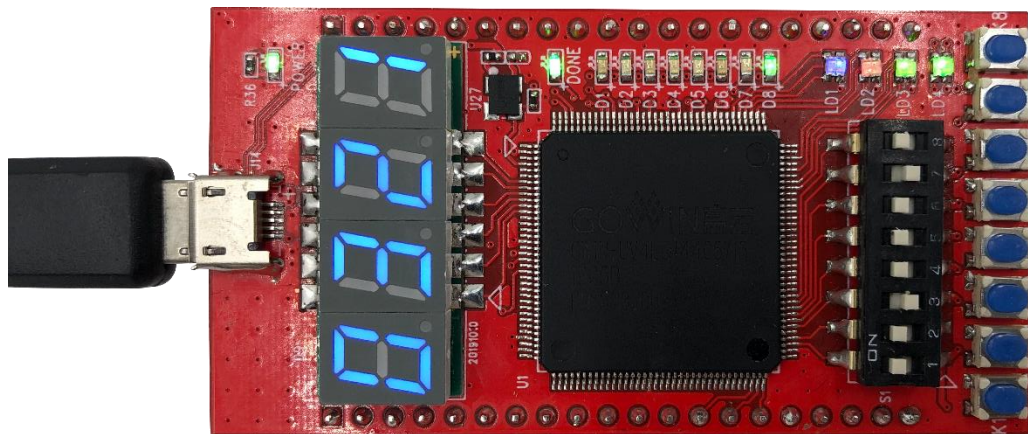
频率计



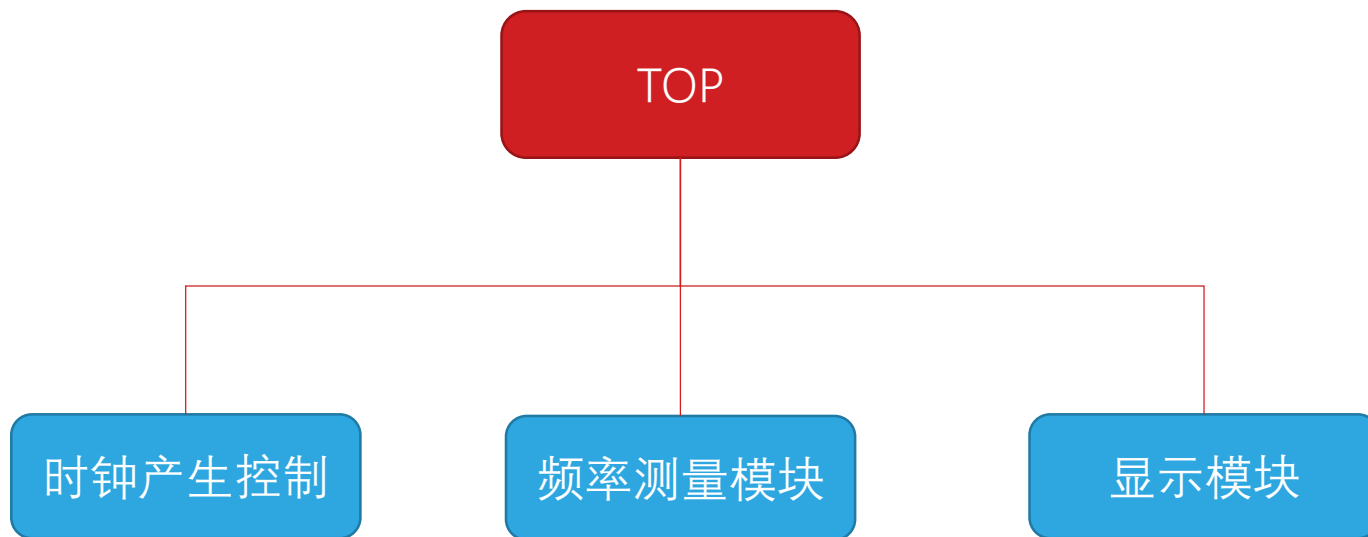
实验目标

设计频率计，用于测量频率，测量范围1-9999。

将50MHZ的系统时钟信号分频，得到一个低频信号，该信号可以通过按键KEY0设定16种不同的频率值,并用所设计的频率计测量所产生的低频信号的频率。每4s测量1次。其中,1s用于测量,3s用于显示。测量时，读数变化;测量结束后，结果显示3s,之后重新测量。当测量频率大于9999Hz时,显示9999。



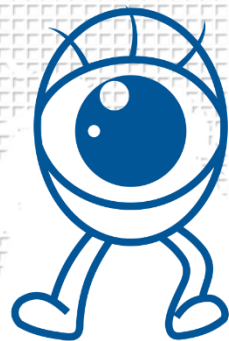
设计思路TOP



1. 按键消抖，按键记数，控制待测试时钟频率。
2. 频率测量：在1s时间内统计时钟上升沿个数（注意十进制溢出情况）。
3. 数码管显示控制。







MYMINIEYE

Look to the future together