

MYMINIEYE

Look to the future together

www.myminieye.com

FPGA接受串行数据信号

主讲人：Nill

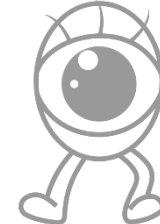


课程 目录

1、串行数据信号输入处理方法

2、超声波传感器

3、温湿度传感器



MYMINIEYE

Look to the future together

www.myminieye.com

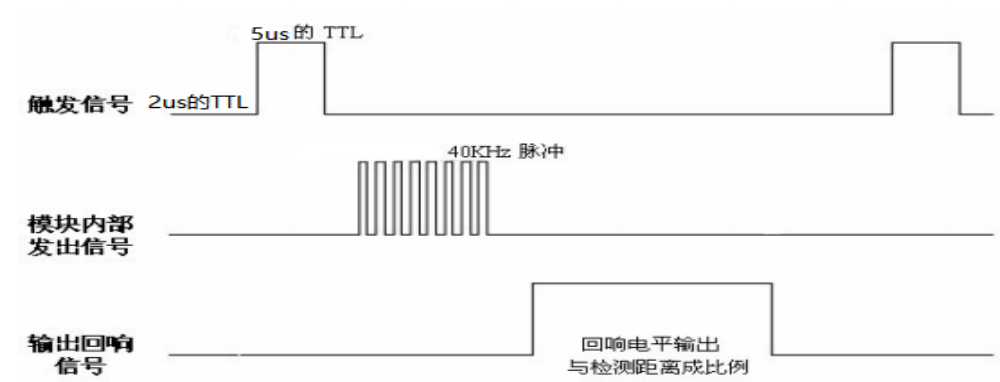


超声波测距的Verilog驱动



www.myminieye.com

HC-SR04的信号特征



Verilog处理方法：

系统时钟为12MHz，1us需要12个时钟周期计数，控制及接收数据的操作单位均按1us来做统计，回响在用示波器测量时还有一个特征，先有约500us的低电平，后给出回响高电平（带测量信号），完成后给约100us的低电平结束此次回响。

时间	输入输出状态	电平高低
2us	输出	低
5us	输出	高
1s	输入	由输入回响信号决定

