**适用于COP\_4X4规模系统的DDR修改清单**

1. ddr\_pcc\_crossbar的PCC端口数目修改为4个，以适用于4X4网络大小！
2. 为保证COP能够在网口首批数据成功写入DDR后读取指令数据，修改部分逻辑，从ddr\_status\_port模块中引出first\_release\_flag送到task\_arbiter\_v2模块中参与COP\_CMD\_FIFO的读取判断条件！
3. 修复ddr\_pcc\_crossbar中由于6🡨🡪4导致的端口被抢问题！
4. 修复ach\_xx中通道屏蔽器未及时更新的问题！

【注】上述由于PCC端口数目由8减少至4引起的问题在8X8规模下不用改动！

**适用于任何规模系统的DDR修改清单**

1. 为保证COP能够在网口首批数据成功写入DDR后读取指令数据，修改部分逻辑，从ddr\_status\_port模块中引出first\_release\_flag送到task\_arbiter\_v2模块中参与COP\_CMD\_FIFO的读取判断条件！
2. 修复ach\_xx中通道屏蔽器未及时更新的问题！