

|ツクCTハイ人の旧旦按紙が理件できまり。

FlexRadio 8000 Series Block Diagrm (Annotated)

This block diagram shows a modular radio architecture built around several key boards. At its core is a Raspberry Pi Compute Module 4, which provides the main CPU, RAM and high-speed I/O buses for the system. A high-end FPGA on the baseband board performs the intensive signal-processing tasks with hundreds of thousands of logic cells. A dual 16-bit DAC drives the RF transmit chain, while a low-power audio codec with an integrated DSP handles the audio I/O and processing tasks. Control and monitoring are handled by an ADC/DAC and a set of programmable PMICs that generate the various voltage rails. The significant parts list adds further detail. Together, the block diagram and parts list outline how these functional blocks and devices interconnect to deliver the platform's RF, baseband and control capabilities.

| Mfg Part Number | Schematic designation(s) | 役割 / 重要性(日本語訳) |
|--|--|---|
| Raspberry Pi Compute Module 4 (CM4) | CM4 module on CPU board (PC-0151) | システムに 主要 な CPU、RAM、eMMC を 提供 し、PCIe や USB などの 高速 バスを 公 開する SoM です。 |
| XC7A200T-2FBG484I | U-0405 (baseband board) | ベースバンド 処 理に 使用 される 高性能 FPGA です。 |
| AD9122BCPZ | U-0235 (baseband board) | この DAC は RF 送信経路を駆動します。 |
| ADAU1761BCPZ | U-0231 (audio board) | 音声入出力 および 信号処理(イコライジングや 圧縮 など)を 担当 します。 |
| AD5593R | U-0430 (control / PMIC board) | 制御や監視機能のために使用される ADC/DAC です。 |
| TPS51200DRCR | U-0493 (PMIC module) | システムの DDR メモリに 安定 した 電力 を 供給 します。 |
| NCP45770IMN24TWG | U1 (CPU board power input) | このスイッチは 基板を保護し、制御 された 電源投入を可能 にします。 |
| PCA9544A | U2 (CPU board) | 4 チャンネルの I ² C バス・マルチプレクサです。 |
| BCM53125MKMMLG | U26 (CPU board) | CPU、FPGA と 外部 ネットワークを 接続 するための 7 ポート・ギガビット・イーサネット・スイッチです。 |
| AD8376ACPZ-R7 | U-0578 | ADC/DAC チェーンに入るアナログ信号レベルを調整します。 |
| ADM7171ACPZ-5.0-R7 | U-0479 | 感度の高い回路にクリーンな 5 V 電源レールを供給します。 |
| TPS659112A2NMAR | U-0595 | プログラマブルな PMIC で、FPGA や 周辺機器に必要な複数の電源 レールを 生成・ シーケンスします。 |
| ADP151AUJZ-3.3-R7 | U-0238 | ノイズに <mark>敏感</mark> なアナログ 部 を駆動する超低ノイズの LDO レギュレータです。 |
| AD9511BCPZ | U-0055 | 多出力 クロック 分配器 で、データコンバータや FPGA に低ジッタなクロックを 生成 します。 |
| PI6C557-03LEX | U-0694 | 高速 インタフェース 用 の基準クロックを 提供 します。 |
| AD9122BCPZ | U-0235 | RF 送信用の信号を生成するデュアル 16 ビット DAC です。 |
| M24C64-WMN6P | U-0110 | 構成データや FPGA ビットストリームを保存するための 64 kbit I²C EEPROM です。 |
| BGA614H6327XTSA1 | U15 | このデバイスは RF フロントエンドの LNA を構成し、フィルタ 処理前 に弱い <mark>信号</mark> を増幅します。 |
| AS169-73LF | U18, U19, U24, U25 (and other SPDT switch designators) | さまざまなバンドパスフィルタやバイパス 経路に信号 を切り替えるために 使用 されます。 |
| LTC6433-15 (LTC6433AIUF-15#PBF) | U35A, U40A | 設計では「Preamp 1」と「Preamp 2」と 名付 けられた 2 個のこのような 増幅器 を使用しています。 |
| TPIC6B595DWG4 | U1, U2, U3 | わずかな制御線でマイコンが 多数 の RF スイッチを制御できるようにします。 |
| TPS7A8101DRBR | U4 | RF 増幅器やスイッチ回路にクリーンな 5 V 電源を供給します。 |

| Mfg Part Number | Schematic designation(s) | Role / significance |
|-------------------------------------|-----------------------------------|---|
| Raspberry Pi Compute Module 4 (CM4) | CM4 module on CPU board (PC-0151) | SoM that provides the main CPU, RAM and eMMC for the system and exposes high-speed buses (PCIe, USB, etc.). |
| XC7A200T-2FBG484I | U-0405 (baseband board) | High-end FPGA used for baseband processing |
| AD9122BCPZ | U-0235 (baseband board) | This DAC drives the RF transmit path. |
| A D A I 1761 B C D 7 | II 0221 (audio board) | It handles audia I/O and signal processing (a.g. equalization compression) |

it nangles audio I/O and signal processing (e.g.,equalization, compression). U-U231 (audio poard) ADAU 1/01BCL7 AD5593R U-0430 (control / PMIC board) ADC/DAC Used for control and monitoring functions. TPS51200DRCR U-0493 (PMIC module) Ensures stable power for the system's DDR memory. U1 (CPU board power input) This switch protects the board and allows controlled power-up. NCP45770IMN24TWG 4-channel I²C bus multiplexer.. PCA9544A U2 (CPU board) U26 (CPU board) BCM53125MKMMLG Seven-port gigabit Ethernet switch used to interconnect the CPU, FPGA and external network AD8376ACPZ-R7 U-0578 Sets the analog signal level into the ADC/DAC chain. U-0479 ADM7171ACPZ-5.0-R7 Provides a clean 5 V rail for sensitive circuitry. Programmable PMIC Generates and sequences the multiple supply rails needed by the FPGA and peripherals. TPS659112A2NMAR U-0595 ADP151AUJZ-3.3-R7 U-0238 Ultra-low-noise LDO regulator Powers noise-sensitive analog sections. AD9511BCPZ U-0055 Multi-output clock distributor Generates low-jitter clocks for the data converters and FPGA. |PI6C557-03LEX U-0694 Provides reference clocks for high-speed interfaces. Dual 16-bit DAC Generates RF transmit signals. AD9122BCPZ U-0235 M24C64-WMN6P 64-kbit I²C EEPROM used to store configuration data or FPGA bitstreams. U-0110 BGA614H6327XTSA1 U15 This device forms the RF front-end LNA to boost weak signals before filtering. U18, U19, U24, U25 (and AS169-73LF Used to route signals through various band-pass filters or bypass paths. other SPDT switch designators) U35A, U40A Design uses two such amplifiers labelled "Preamp 1" and "Preamp 2."

LTC6433-15 (LTC6433AIUF-15#PBF)

TPIC6B595DWG4 U1, U2, U3 Allows the microcontroller to control many RF switches using only a few control lines.

U4 TPS7A8101DRBR Provides a clean 5 V supply for the RF amplifiers and switching circuits.