

Operadores a nivel de bit



> Operadores lógicos

operador	símbolo	operandos	Tipo de operación
√ and	&	2	binaria
√ or	I	2	binaria
✓ xor	^	2	binaria
✓ not	~	1	unario
√ shift izquierda	<<	2	binaria
√ shift derecha	>>	2	binaria

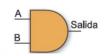
Las operaciones lógicas a nivel de bit and, or, xor, not, shift a izquierda y shift a derecha, se ejecutan sobre los bits individuales de los operandos intervinientes en las mismas.



> Operadores lógicos

- ✓ La utilización de operadores a nivel de bit tiene sentido practico sobre los tipos de variables enteras
- ✓ Todos los ejemplos serán desarrollados sobre variables del tipo unsigned char, pero todo lo dicho será valido para cualquiera de los tipos de datos de variable entera.





A AND B

> Operador lógico & (and)

unsigned char A = 0x3b, B = 0x5d, C;

- 6				F-10				
Α	0	0	1	1	1	0	1	1
В	0	1	0	1	1	1	0	1
С	0	0	0	1	1	0	0	1
			7 -4			No. 3		

	A	В	A AND B
1	0	0	0
\	0	1	0
	1	0	0
\	1	1	1

Mientras el primer operando valga cero No importa cuanto valga el segundo operando El resultado será cero

Mientras el primer operando valga uno No importa cuanto valga el segundo operando El resultado será el segundo operando





> Operador lógico | (or)



Α	В	A OR B
0	0	0
0	1	1
1	0	1
1	1	1

								/
Α	0	0	1	1	1	0	1	1
В	0	1	0	1	1	1	0	1
С	0	1	1	1	1	1	1	1
			7			12-3		

Α	В	A OR B
0	0	0
0	/1	1
$\sqrt{1}$	0	1
1	/1	1

Mientras el primer operando valga cero
No importa cuanto valga el segundo operando
El resultado será **el segundo operando**Mientras el primer operando valga uno
No importa cuanto valga el segundo operando
El resultado será **uno**





➤ Operador lógico ^ (xor)



Α	В	A XOR B
0	0	0
0	1	1
1	0	1
4	4	0

unsigned	char A =	0x3b, B	= 0x5d,	C;
----------	----------	---------	---------	----

								/
Α	0	0	1	1	1	0	1	1
В	0	1	0	1	1	1	0	1
С	0	1	1	0	0	1	1	0
			- 100			1		

	A	В	A XOR B
	0	0	0
	0	1	1
/	1	0	1
\setminus	1] 1	0

Mientras el primer operando valga cero
No importa cuanto valga el segundo operando
El resultado será **el segundo operando**Mientras el primer operando valga uno
No importa cuanto valga el segundo operando
El resultado será **su complemento**





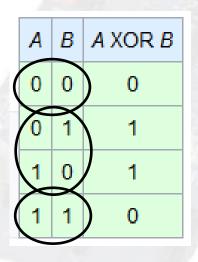
> Operador lógico ^ (xor)



Α	В	A XOR B
0	0	0
0	1	1
1	0	1
1	1	0

unsigned char A = 0x3b, C;

Pero además !!!!!!!

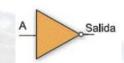


Mientras el primer operando sea igual a segundo El resultado será **cero**

Mientras el primer op. sea distinto al segundo op. El resultado será **uno**



➤ Operador lógico ~ (not) unsigned char A = 0x3b, C;



Α	NOT A
0	1
1	0

Α	0	0	1	1	1	0	1	1
С	1	1	0	0	0	1	0	0





> Operador lógico << (shift izquierda)

unsigned char A = 0x3b;





➤ Operador lógico << (shift izquierda) unsigned char A = 0x01;

UTN.BA - Departamento de Electrónica

								100
	0	0	0	0	0	0	0	\\\Y
2	0	0	0	0	0	0	ipic	0
4	0	0	0	0	0	nu	0	0
8	0	0	0	0	1 0	50	0	0
16	0	0	0	1.0	100	0	0	0
32	0	0	1	19/1	0	0	0	0
64	0	1	90	0	0	0	0	0
128	1	0	(%)	0	0	0	0	0
1 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0								



A << 1

A << 2

 $A \ll 3$

A << 4

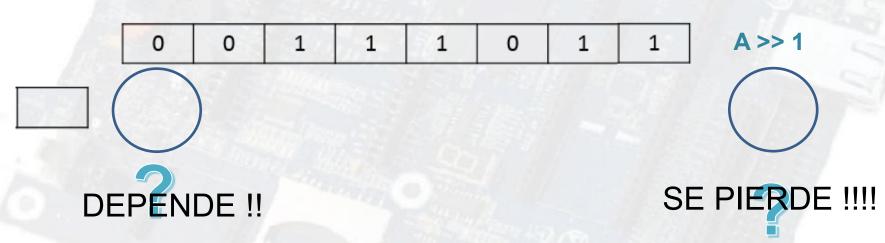
A << 5

 $A \ll 6$

A << 7

> Operador lógico >>(shift derecha)

unsigned char A = 0x3b;



Si la variable es sin signo se completa con ceros

Si la variable es con signo y su valor es positivo se completa con ceros

Si la variable es con signo y su valor es negativo se completa con unos





unsigned char A = 0x3d, B = ?, C;

0	Α	0	0	1	1	1	1	0	1		Α	В	A XOR B
Œ.	В	1	1	1	1	0	1	1	1		P	1	0
	С	0	0	1	1	0	1	0	1		1	0	1
									1	1	0		

1	Α	В	A AND B
	0	0	0
	0	1	0
	1	0	0
	1	1	1



Mientras el primer operando valga cero No importa cuanto valga el segundo operando El resultado será **cero**

Mientras el primer operando valga uno No importa cuanto valga el segundo operando El resultado será **el segundo operando**

Α	В	A OR B
0	0	0
0	1	1
1	0	1
1	1	1

Mientras el primer operando sea igual a segundo

El resultado será cero

Mientras el primer op. sea distinto al segundo op.

El resultado será uno

Mientras el primer operando valga cero No importa cuanto valga el segundo operando

El resultado será **el segundo operando**Mientras el primer operando valga uno
No importa cuanto valga el segundo operando
El resultado será **uno**



unsigned char A = 0x3d, B = ?, C;

I	А	0	0	1	1	1	1	0	1	
I	В	0	1	0	0	0	0	0	0	
	С	0	1	1	1	1	1	0	1	
		7/				- 12-		y	- 41.	775

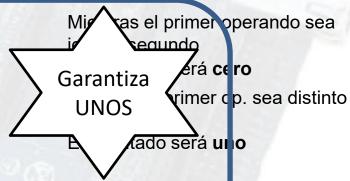
	Α	В	A XOR B				
_	p	5	0				
	0	1	1				
	1	0	1				
	1	1	0				

Α	В	A AND B
0	0	0
0	1	0
1	0	0
1	1	1

Mientras el primer operando valga cero No importa cuanto valga el segundo operando El resultado será **cero**

Mientras el primer operando valga uno No importa cuanto valga el segundo operando El resultado será **el segundo operando**

4			
	Α	В	A OR B
	0	0	0
	0	1	1
	1	0	1
	1	1	1



Mientras el primer operando valga cero No importa cuanto valga el segundo operando

El resultado será **el segundo operando** Mientras el primer operando valga uno No importa cuanto valga el segundo operando El resultado será **uno**



OXXXXXXX

```
A B AXOR B
0 0 0
0 1 1
1 0 1
1 1 0
```

```
EstadoPrevio = Lectura de Sensor

xxxxxxxx0

while (1)

{

EstadoActual = Lectura de Se
```

EstadoActual = Lectura de Sensor

Alarma = EstadoActual ^ EstadoPrevio; xxxxxxx0

EstadoPrevio = EstadoActual; xxxxxxx0 if (Alarma & 0x01) == 0x01)

ALARMA





UTN.BA - Departamento de Electrónica



