

1

2

3

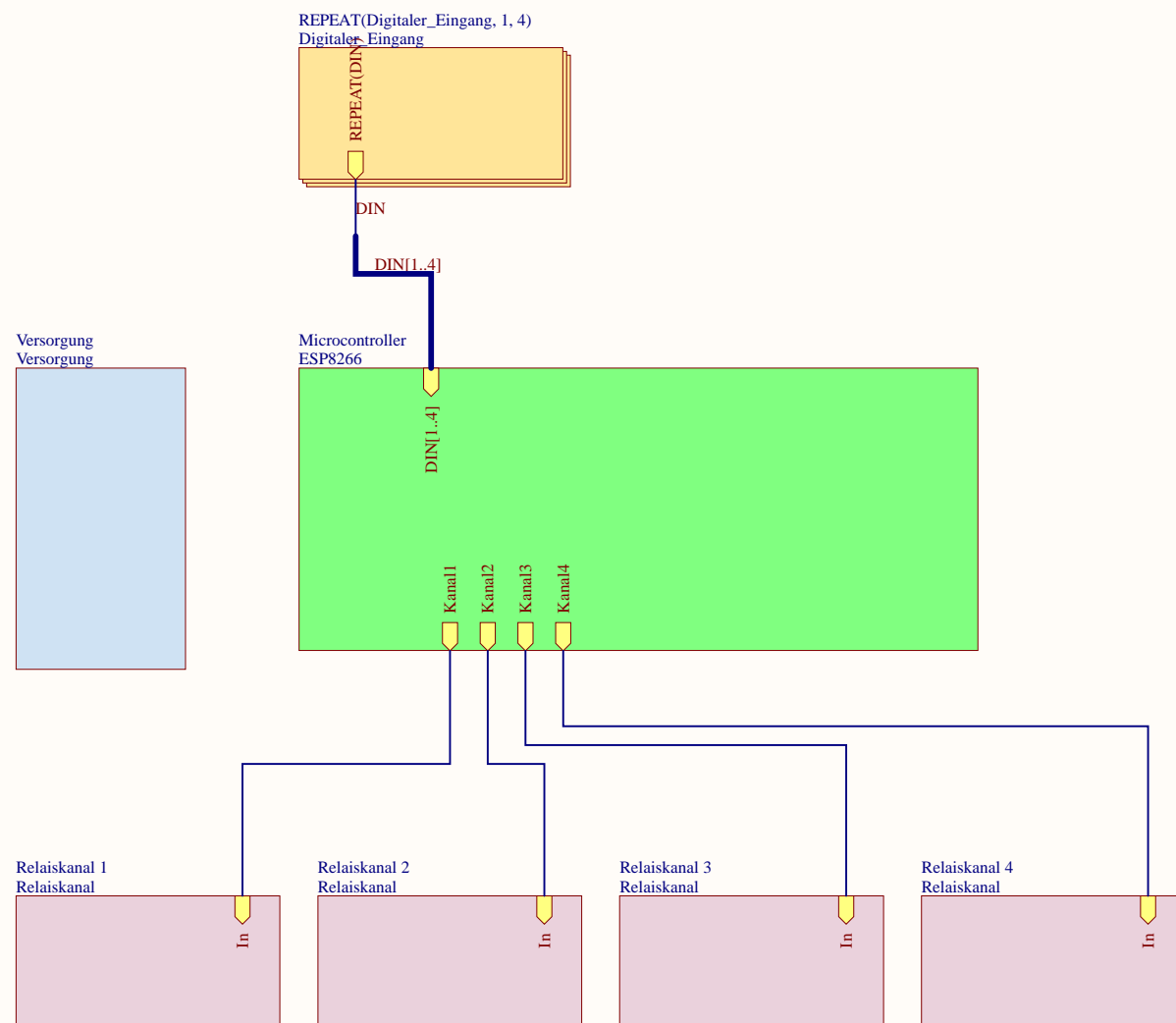
4

A

B

C

D



Titel: I/O Modul

Klasse: 6aBELI

Gruppe: I

Name: Michael Haselberger

Datum: 20.12.2021

Revision: 1.0

Blatt: 1 / 5

Datei: Relaisstufe.SchDoc

HTBLuVA

Elektronik &  
Technische InformatikAnichstraße 26 - 28  
A - 6020 Innsbruck

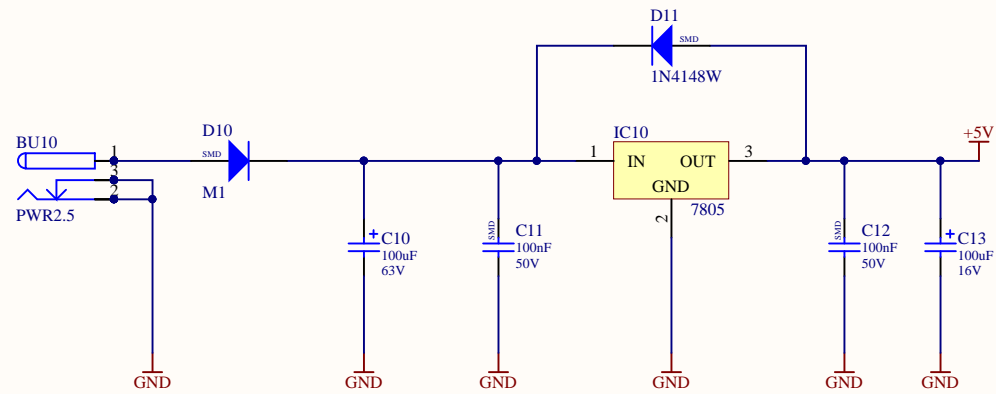
HTLinn

1

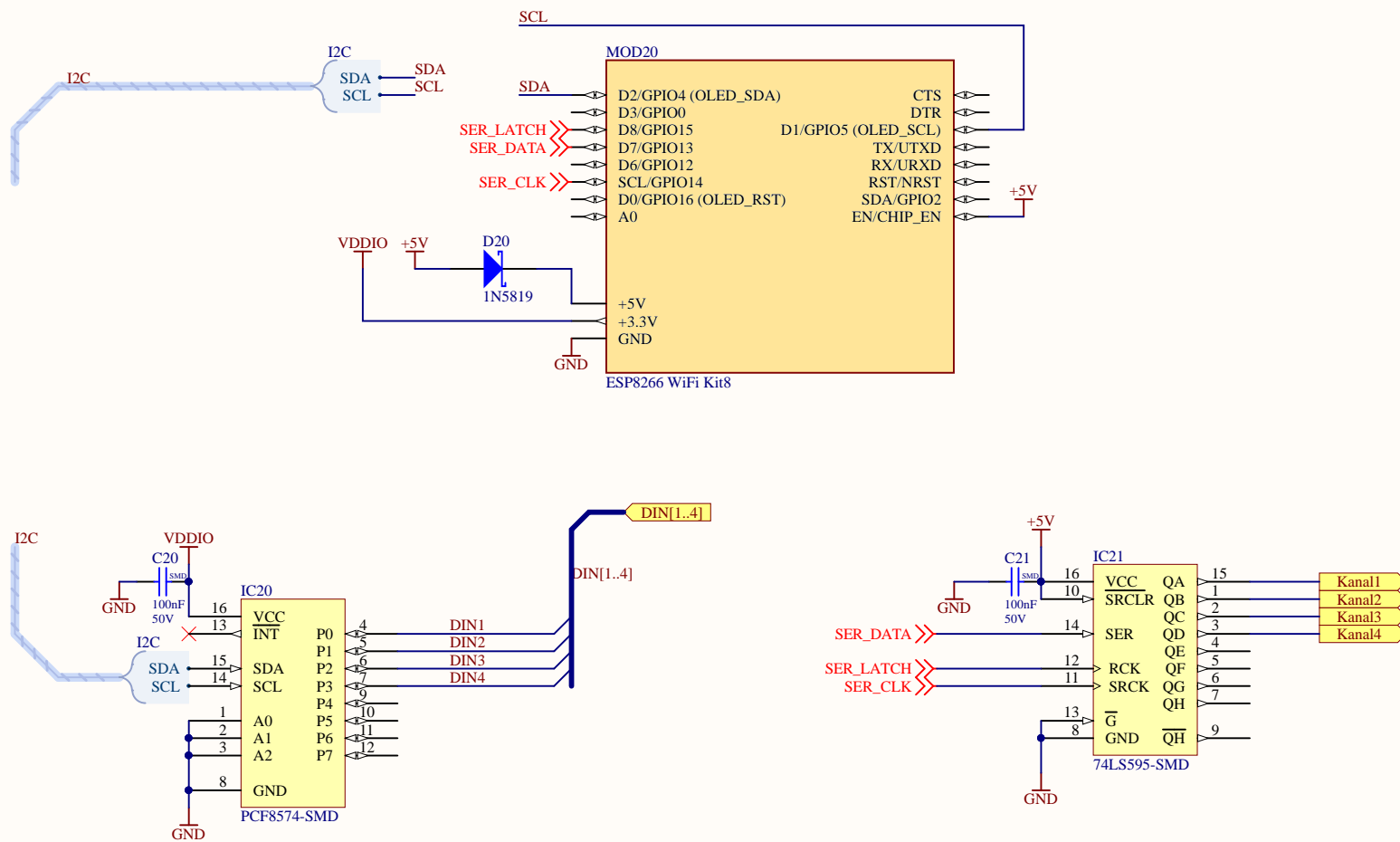
2


3

4

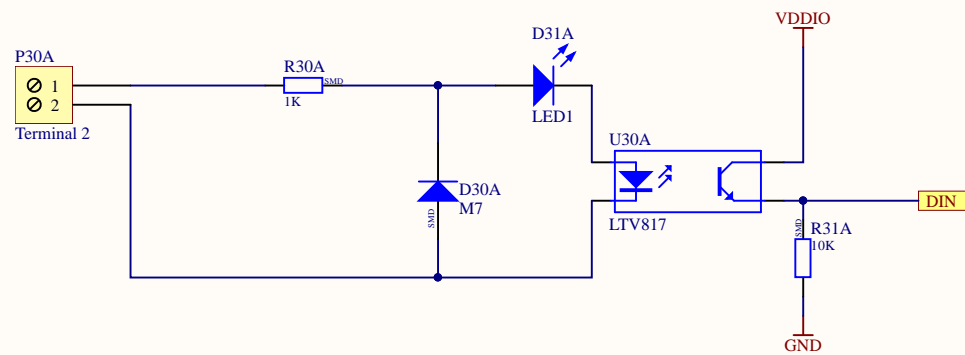


|   |   |                                   |                   |
|---|---|-----------------------------------|-------------------|
| Sachnummer / Dateiname:<br>Versorgung_SchDoc  | Name:<br>Michael Haselberger            | Gruppe:<br>I                      | Klasse:<br>6aBELI |
| <b>HTBLVA</b><br>Elektronik &<br>Technische Informatik<br>Anichstraße 26 - 28<br>A - 6020 Innsbruck | <b>I/O Modul</b><br>Spannungsversorgung | Dokumentenart:<br>Schematik       |                   |
|   |   | Dokumentenstatus:<br>Entwurf      |                   |
|   |   | Datum: 20.12.2021                 |                   |
|   |   | Ver.: 0.1   Blatt: 2   Blätter: 5 |                   |



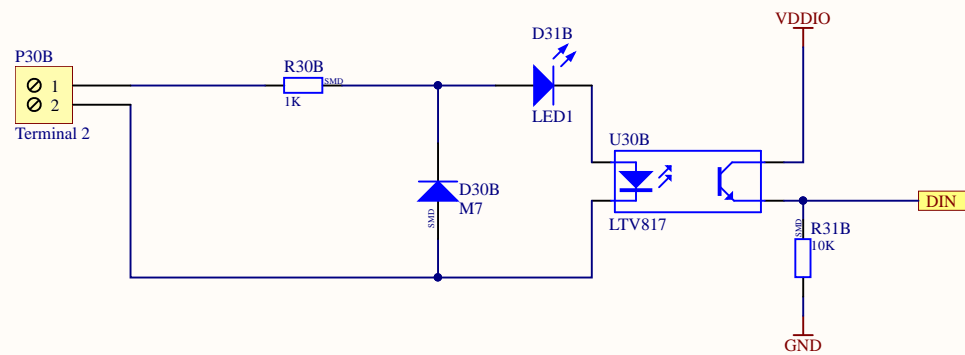
|                                   |                      |                                  |  |
|-----------------------------------|----------------------|----------------------------------|--|
| Titel: <b>Projektname - Titel</b> |                      |                                  | <b>HTBLuVA</b><br>Elektronik &<br>Technische Informatik<br><br><b>HTLinn</b><br>Anichstraße 26 - 28<br>A - 6020 Innsbruck |
| Klasse: <b>6aBELI</b>             | Gruppe: <b>I</b>     | Name: <b>Michael Haselberger</b> |  |
| Datum: <b>20.12.2021</b>          | Revision: <b>1.0</b> | Blatt: <b>3 / 5</b>              |  |
| Datei: <b>ESP8266.SchDoc</b>      |                      |                                  |  |



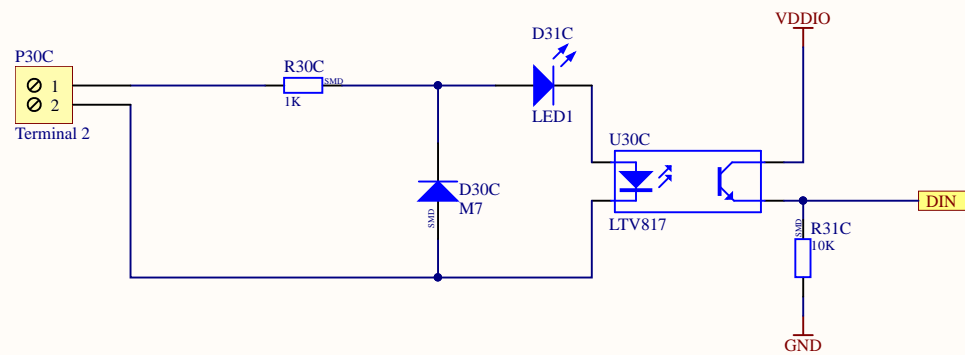


|   |  |                                       |                   |
|---|--|---------------------------------------|-------------------|
| Sachnummer / Dateiname:<br>Digitaler_Eingang.SchDoc   | Name:<br>Michael Haselberger           | Gruppe:<br>1                          | Klasse:<br>6aBELI |
| <b>HTBLVA</b><br>Elektronik &<br>Technische Informatik<br>Anichstraße 26 - 28<br>A - 6020 Innsbruck | <b>I/O Modul</b><br>zusätzlicher Titel | Dokumentenart:<br>Dokumentenart       |                   |
|   |  | Dokumentenstatus:<br>Dokumentenstatus |                   |
|   |  | Datum: 20.12.2021                     |                   |
|   |  | Ver.: 0.1   Blatt: 4   Blätter: 5     |                   |

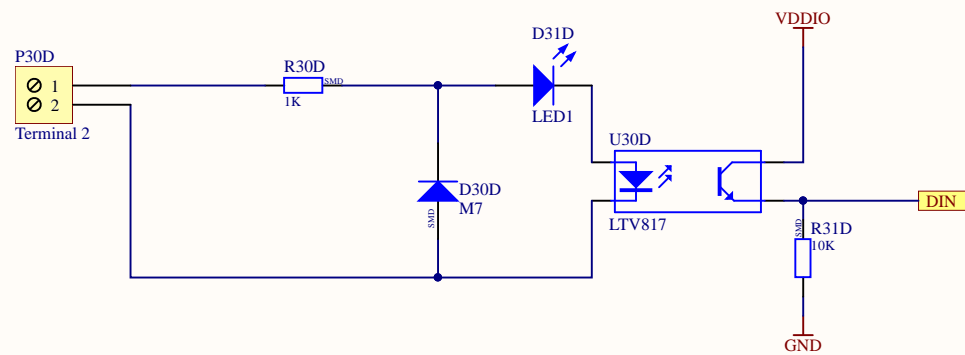




|  |  |  |  |                     |                          |
|--|--|--|--|---------------------|--------------------------|
| Sachnummer / Dateiname:<br><u>Digitaler_Eingang.SchDoc</u>   |  | Name:<br><u>Michael Haselberger</u>          |  | Gruppe:<br><u>1</u> | Klasse:<br><u>6aBELI</u> |
| <div>HTBLVA<br/>Elektronik &amp;<br/>Technische Informatik</div> <div>Anichstraße 26 - 28<br/>A - 6020 Innsbruck</div> <div> HTLinn</div> |  | Titel:<br><b>I/O Modul</b>                   |  |                     |                          |
|  |  | zusätzlicher Titel                           |  |                     |                          |
|  |  | Dokumentenart:<br><u>Dokumentenart</u>       |  |                     |                          |
|  |  | Dokumentenstatus:<br><u>Dokumentenstatus</u> |  |                     |                          |
|  |  | Datum: <u>20.12.2021</u>                     |  |                     |                          |
|  |  | Ver.: <u>0.1</u>                             |  | Blatt: <u>4</u>     | Blätter: <u>5</u>        |

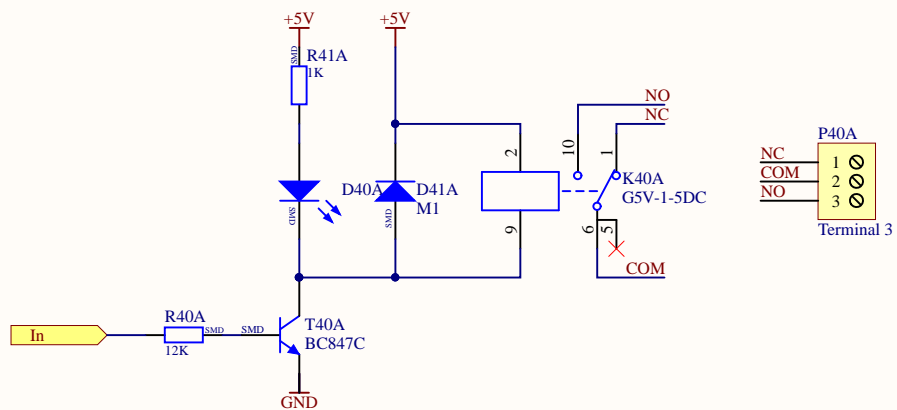



|   |  |                                       |                     |
|---|--|---------------------------------------|---------------------|
| Sachnummer / Dateiname:<br>Digitaler_Eingang.SchDoc   | Name:<br>Michael Haselberger                     | Gruppe:<br>1                          | Klasse:<br>6aBELI   |
| <b>HTBLVA</b><br>Elektronik &<br>Technische Informatik<br>Anichstraße 26 - 28<br>A - 6020 Innsbruck | Titel:<br><b>I/O Modul</b><br>zusätzlicher Titel | Dokumentenart:<br>Dokumentenart       |                     |
|   |  | Dokumentenstatus:<br>Dokumentenstatus |                     |
|   |  | Datum: 20.12.2021                     |                     |
|   |  | Ver.: 0.1                             | Blatt: 4 Blätter: 5 |



|   |  |                                       |                   |
|---|--|---------------------------------------|-------------------|
| Sachnummer / Dateiname:<br>Digitaler_Eingang.SchDoc   | Name:<br>Michael Haselberger                     | Gruppe:<br>1                          | Klasse:<br>6aBELI |
| <b>HTBLVA</b><br>Elektronik &<br>Technische Informatik<br>Anichstraße 26 - 28<br>A - 6020 Innsbruck | Titel:<br><b>I/O Modul</b><br>zusätzlicher Titel | Dokumentenart:<br>Dokumentenart       |                   |
|   |  | Dokumentenstatus:<br>Dokumentenstatus |                   |
|   |  | Datum: 20.12.2021                     |                   |
|   |  | Ver.: 0.1   Blatt: 4   Blätter: 5     |                   |

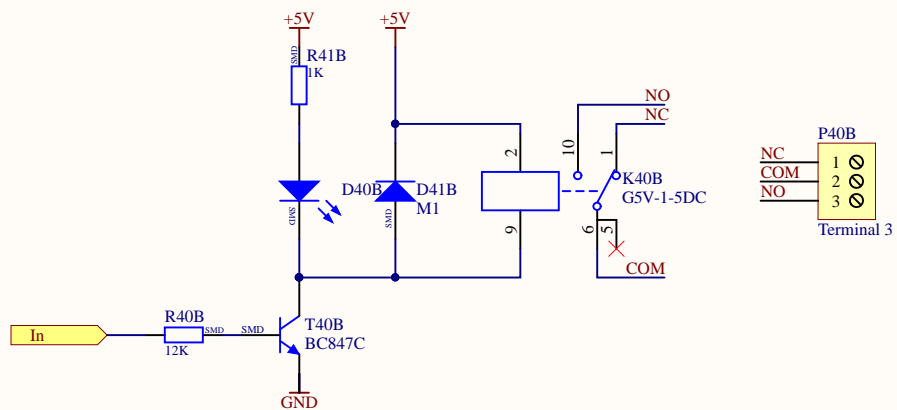





|                           |               |                           |  |   |
|---------------------------|---------------|---------------------------|--|---|
| Titel: I/O Modul          |               |                           | <b>HTBLuVA</b><br>Elektronik &<br>Technische Informatik<br><br>Anichstraße 26 - 28<br>A - 6020 Innsbruck | <br><b>HTL</b> inn |
| Klasse: 6aBELI            | Gruppe: I     | Name: Michael Haselberger |  |   |
| Datum: 20.12.2021         | Revision: 1.0 | Blatt: 5 / 5              |  |   |
| Datei: Relaiskanal.SchDoc |               |                           |  |   |

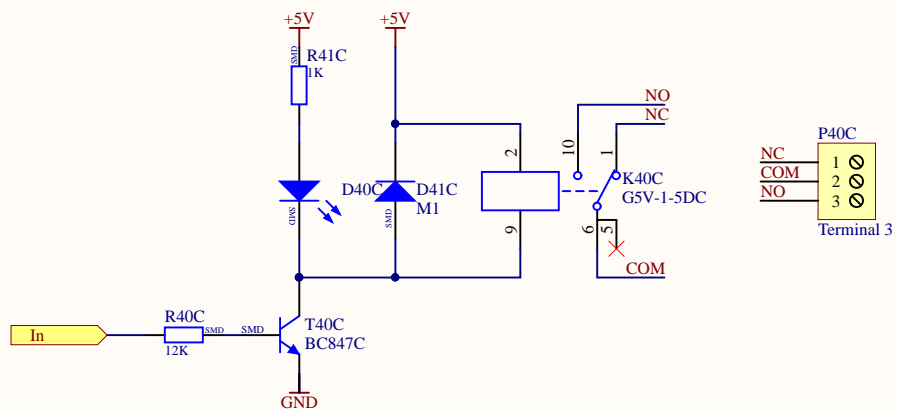







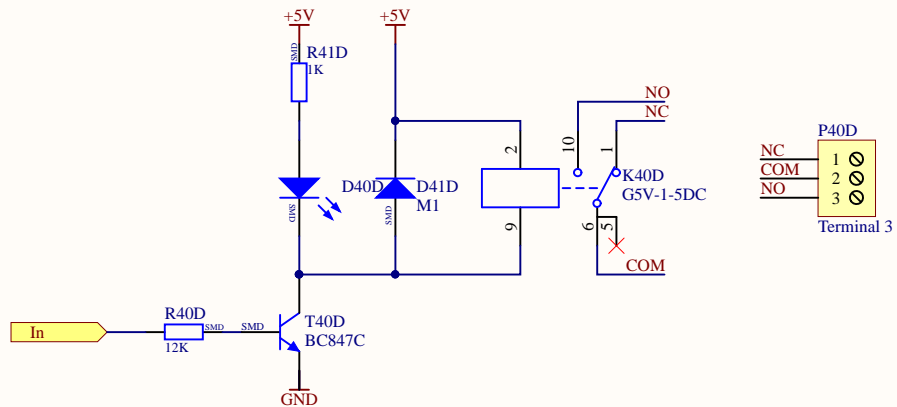
|                           |               |                           |  |
|---------------------------|---------------|---------------------------|--|
| Titel: I/O Modul          |               |                           | <div><b>HTBLuVA</b><br/>Elektronik &amp;<br/>Technische Informatik</div> <div><b>HTLinn</b></div> |
| Klasse: 6aBELI            | Gruppe: I     | Name: Michael Haselberger |  |
| Datum: 20.12.2021         | Revision: 1.0 | Blatt: 5 / 5              |  |
| Datei: Relaiskanal.SchDoc |               |                           |  |






|                           |               |                           |  |
|---------------------------|---------------|---------------------------|--|
| Titel: I/O Modul          |               |                           | <div><b>HTBLuVA</b><br/>Elektronik &amp;<br/>Technische Informatik</div> <div><b>HTLinn</b></div> |
| Klasse: 6aBELI            | Gruppe: I     | Name: Michael Haselberger |  |
| Datum: 20.12.2021         | Revision: 1.0 | Blatt: 5 / 5              |  |
| Datei: Relaiskanal.SchDoc |               |                           |  |





|                           |               |                           |   |
|---------------------------|---------------|---------------------------|---|
| Titel: I/O Modul          |               |                           | <br><b>HTBLuVA</b><br>Elektronik &<br>Technische Informatik<br><br>Anichstraße 26 - 28<br>A - 6020 Innsbruck |
| Klasse: 6aBELI            | Gruppe: I     | Name: Michael Haselberger |   |
| Datum: 20.12.2021         | Revision: 1.0 | Blatt: 5 / 5              |   |
| Datei: Relaiskanal.SchDoc |               |                           |   |



1

2

3

4

A

A

B

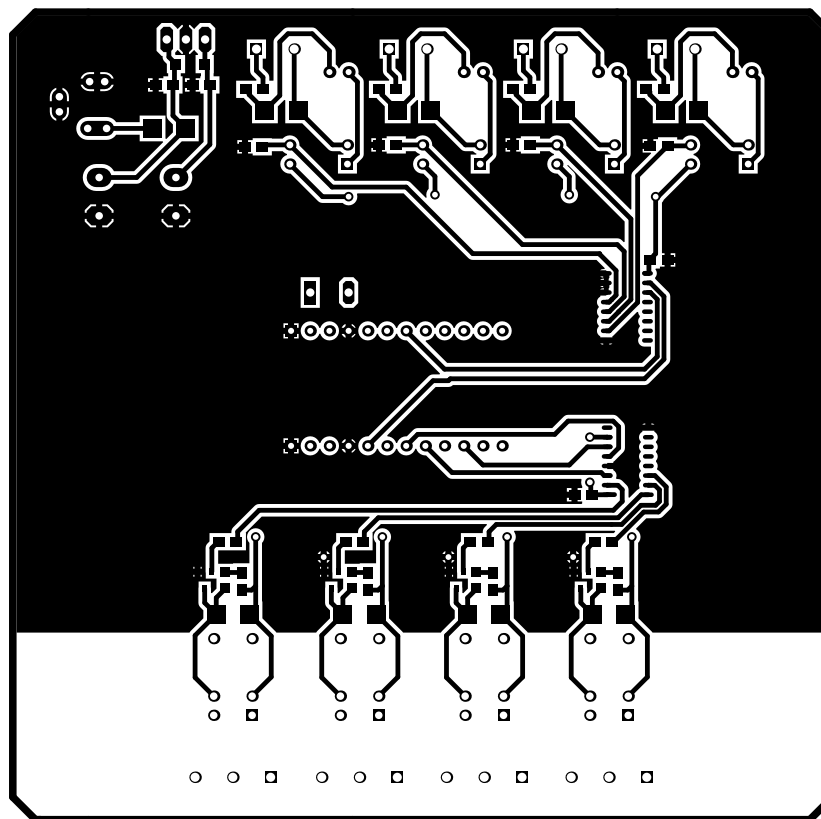
B

C

C

D

D



HTBLuVA  
Abt. Elektronik  
Anichstrasse 26-28  
A-6020 Innsbruck

|                              |                  |                            |                     |
|------------------------------|------------------|----------------------------|---------------------|
| TITEL:<br>MUSTERPROJEKT      |                  |                            |                     |
| KLASSE:<br>2345678ABCXYHELIT | GRUPPE:<br>A     | NAME:<br>MAX MUSTERMANN    |                     |
| DATUM:<br>20.12.2021         | REVISION:<br>1.0 | SKALIERUNG:<br>SCALE: 1.00 | Layer:<br>Top Layer |
| DATEI:<br>IO_Modul.PcbDoc    |                  |                            | BLATT:<br>2         |

1

2

3

4

1

2

3

4

A

A

B

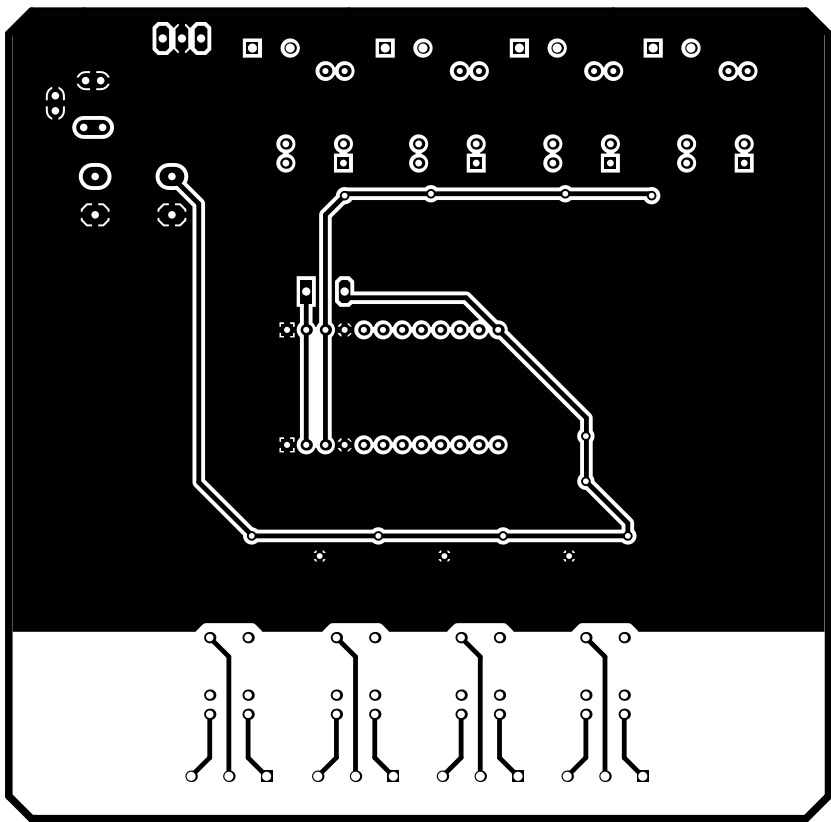
B

C

C

D

D



HTBLuVA  
Abt. Elektronik  
Anichstrasse 26-28  
A-6020 Innsbruck

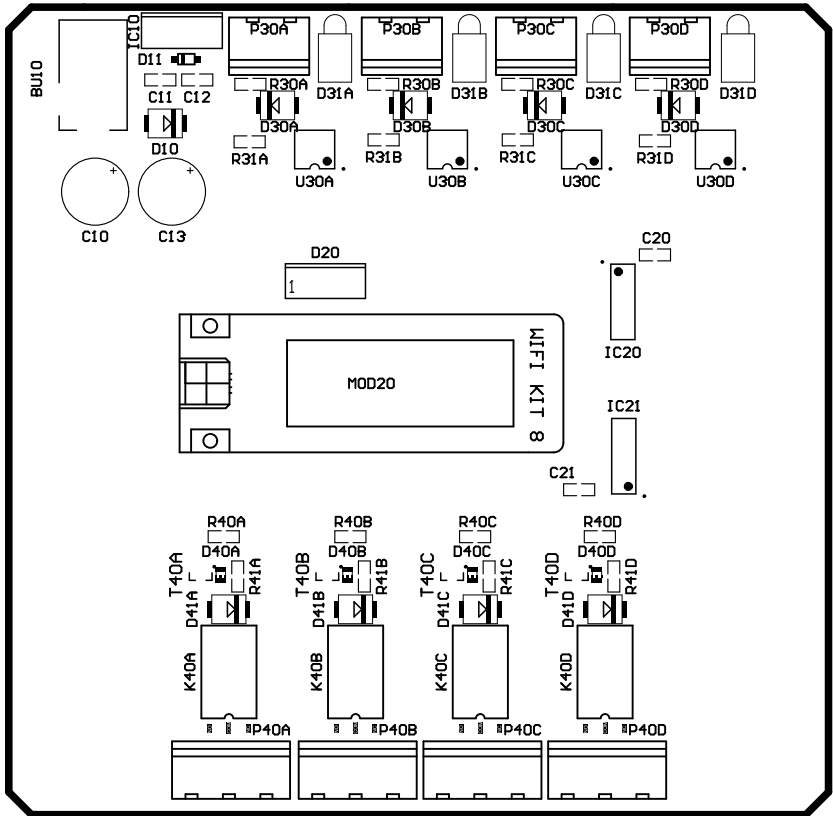
|                              |                  |                            |                        |
|------------------------------|------------------|----------------------------|------------------------|
| TITEL:<br>MUSTERPROJEKT      |                  |                            |                        |
| KLASSE:<br>2345678ABCXYHELIT | GRUPPE:<br>A     | NAME:<br>MAX MUSTERMANN    |                        |
| DATUM:<br>20.12.2021         | REVISION:<br>1.0 | SKALIERUNG:<br>SCALE: 1.00 | Layer:<br>Bottom Layer |
| DATEI:<br>IO_Modul.PcbDoc    |                  |                            | BLATT:<br>3            |

1

2

3

4



HTBLuVA  
Abt. Elektronik  
Anichstrasse 26-28  
A-6020 Innsbruck

|                              |                  |                            |                       |
|------------------------------|------------------|----------------------------|-----------------------|
| TITEL:<br>MUSTERPROJEKT      |                  |                            |                       |
| KLASSE:<br>2345678ABCXYHELIT | GRUPPE:<br>A     | NAME:<br>MAX MUSTERMANN    |                       |
| DATUM:<br>20.12.2021         | REVISION:<br>1.0 | SKALIERUNG:<br>SCALE: 1.00 | Layer:<br>Top Overlay |
| DATE:<br>IO_Modul.PcbDoc     |                  |                            | BLATT:<br>4           |

1

2

3

4

A

A

B

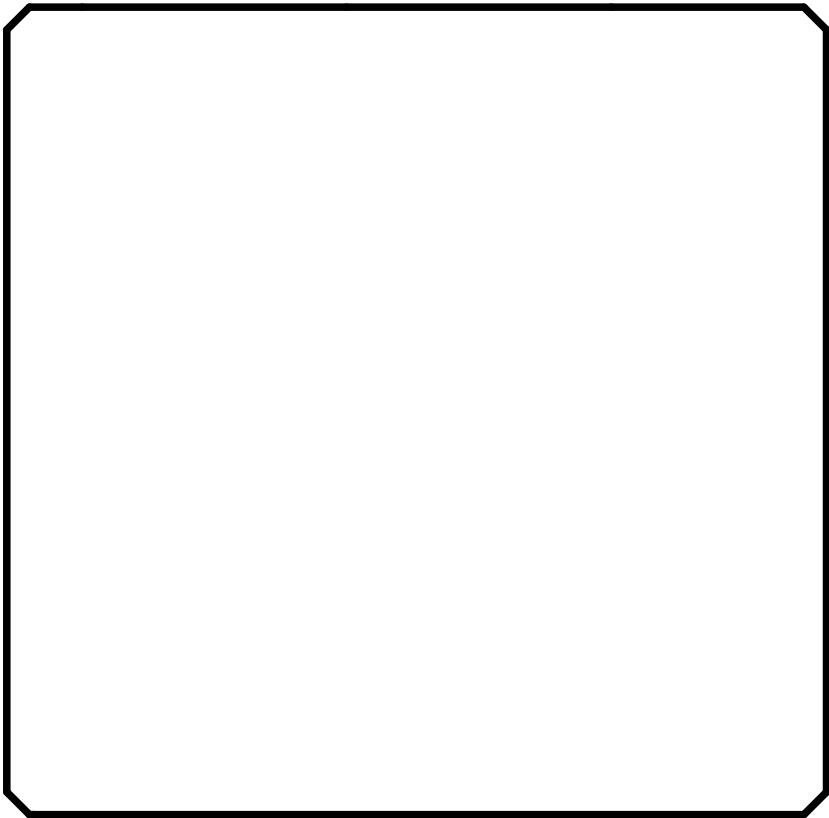
B

C

C

D

D



**HTLinn**

HTBLuVA  
Abt. Elektronik  
Anichstrasse 26–28  
A–6020 Innsbruck

|                              |                  |                            |                          |
|------------------------------|------------------|----------------------------|--------------------------|
| TITEL:<br>MUSTERPROJEKT      |                  |                            |                          |
| KLASSE:<br>2345678ABCXYHELIT | GRUPPE:<br>A     | NAME:<br>MAX MUSTERMANN    |                          |
| DATUM:<br>20.12.2021         | REVISION:<br>1.0 | SKALIERUNG:<br>SCALE: 1.00 | Layer:<br>Bottom Overlay |
| DATEI:<br>IO_Modul.PcbDoc    |                  |                            | BLATT:<br>5              |

1

2

3

4

1

2

3

4

A

A

B

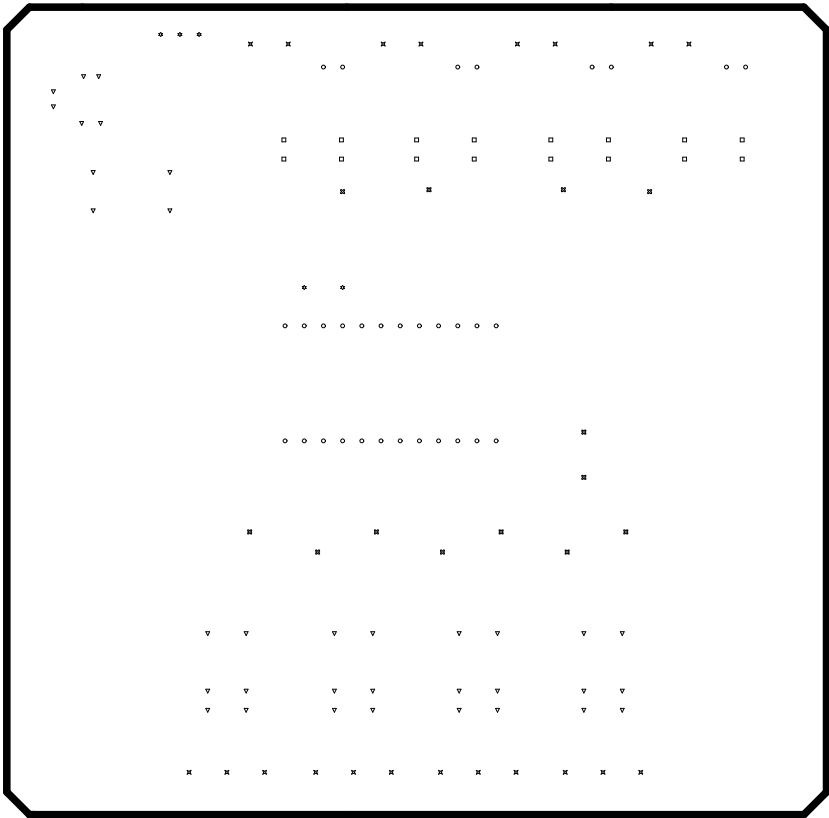
B

C

C

D

D



| Hole Type   | Plated | Hole Size       | Count | Symbol |
|-------------|--------|-----------------|-------|--------|
| Round       | HTP    | 1,100mm (3,94") | 2     | ☆      |
| Round       | HTP    | 0,752mm (3,00") | 13    | ⊗      |
| Round       | HTP    | 1,000mm (3,94") | 1     | □      |
| Round       | HTP    | 1,000mm (3,94") | 20    | ⊗      |
| Round       | HTP    | 1,000mm (3,94") | 20    | ○      |
| Round       | HTP    | 1,000mm (3,94") | 20    | ▽      |
| Is to T 051 |        |                 |       |        |



HTBLuVA  
Abt. Elektronik  
Anichstrasse 26-28  
A-6020 Innsbruck

|                              |                  |                            |                         |
|------------------------------|------------------|----------------------------|-------------------------|
| TITEL:<br>MUSTERPROJEKT      |                  |                            |                         |
| KLASSE:<br>2345678ABCXYHELIT | GRUPPE:<br>A     | NAME:<br>MAX MUSTERMANN    |                         |
| DATUM:<br>20.12.2021         | REVISION:<br>1.0 | SKALIERUNG:<br>SCALE: 1.00 | Layer:<br>Drill Drawing |
| DATE:<br>IO_Modul.PcbDoc     |                  |                            | BLATT:<br>6             |

1

2

3

4