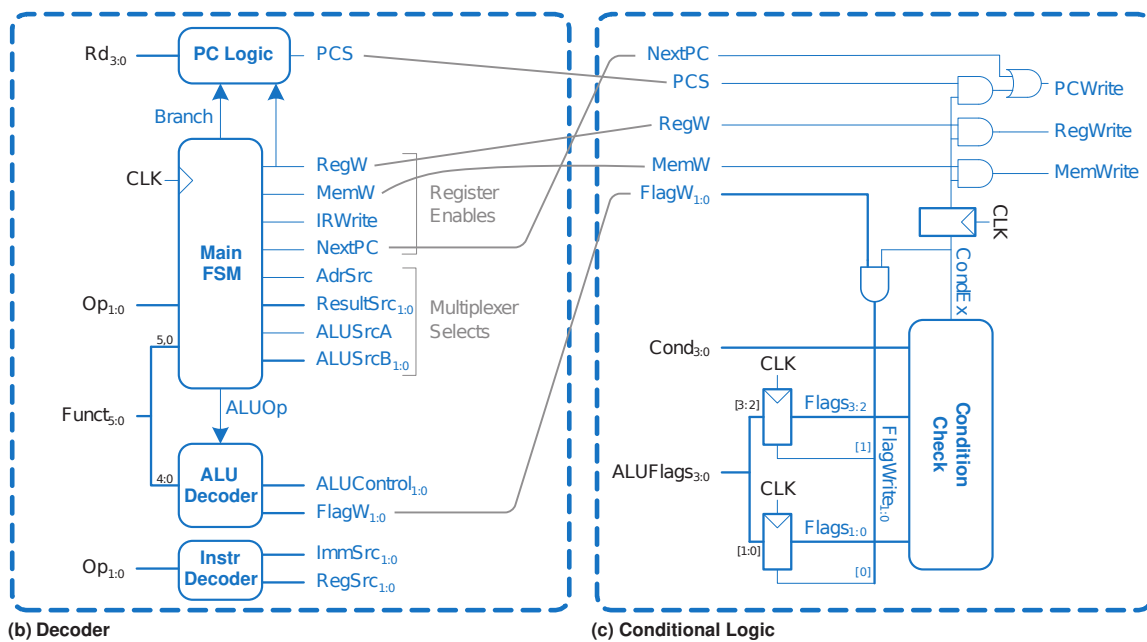
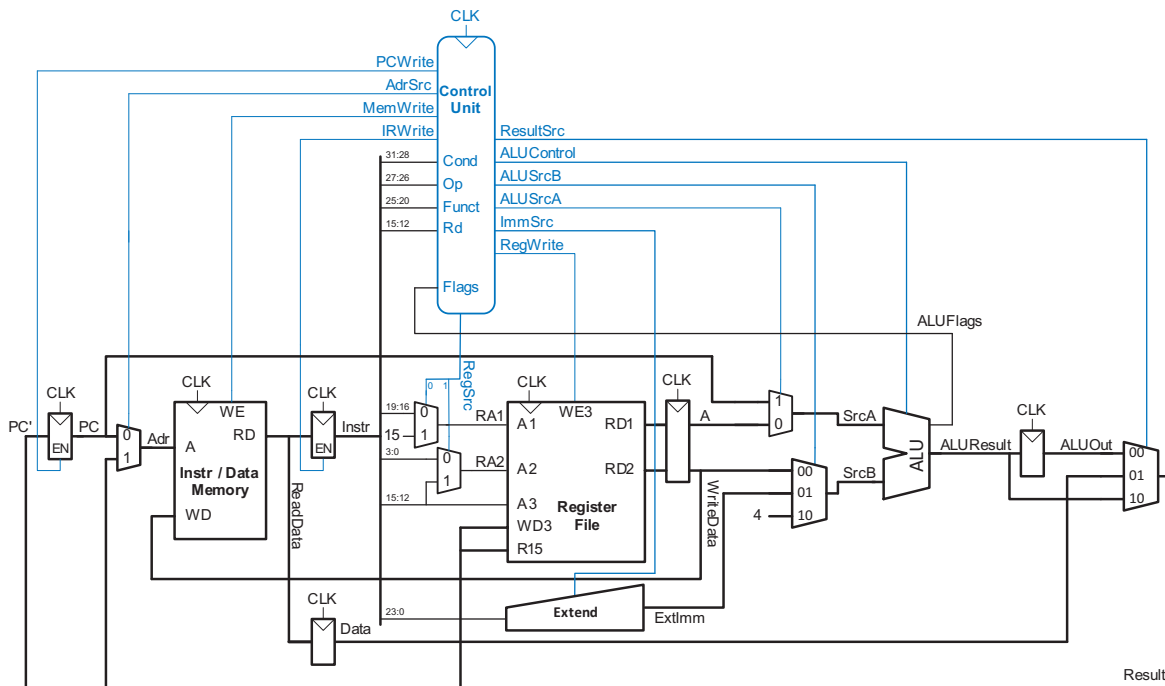


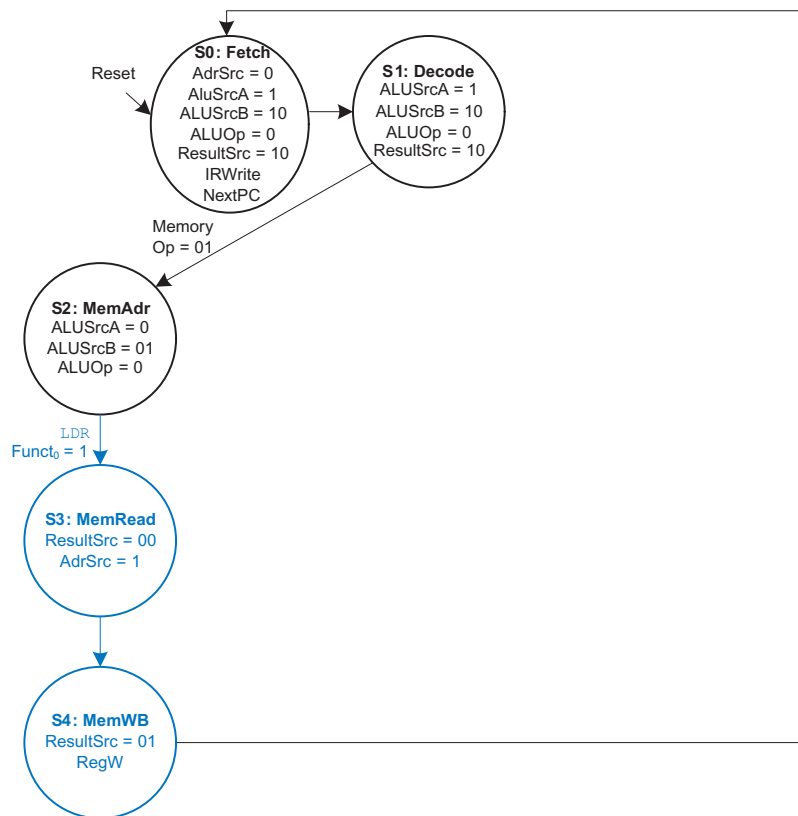


## Aufgabe 2: Erweiterungen des Steuerwerks für den Mehrtakt-Prozessor

In der Vorlesung haben Sie den folgenden Mehrtakt-Prozessor kennengelernt. Eine detaillierte Beschreibung des Mehrtakt-Prozessors ist in dem Buch Digital Design and Computer Architecture, ARM<sup>®</sup> Edition von David Moneys Harris & Sarah L. Harris ab Seite 406 ff. zu finden.



In der Vorlesung wurde anhand des Befehls **ldr** das Steuerwerk entwickelt, welches Sie im Folgenden sehen. Zur Erinnerung: die Ein- und Ausgangssignale beziehen sich auf die Main FSM.



Nun soll der Mehrtakt-Prozessor um folgende Befehle erweitert werden:

- str
- add
- b

