## HOC VIÊN CÔNG NGHÊ BƯU CHÍNH VIÊN THÔNG

KHOA: CÔNG NGHỆ THÔNG TIN 1

## ĐỀ THI KẾT THÚC HỌC PHẦN

BỘ **MÔN:** <u>HỆ THỐNG</u> THÔNG TIN

(Hình thức thi viết)

Kỳ thi: Kết thúc học phần Học kỳ: 1 Năm học 2018 - 2019

Học phần: Kiến trúc máy tính SỐ TC:2

Khóa học: Ngành đào tạo:

Hình thức đào tạo: Chính quy Trình độ đào tạo: Đại học

Thời gian thi: 90 phút

## Đề số: 1

Câu 1 (1 điểm): Nêu chức năng và phương thức hoạt động của bộ đến chương trình PC (còn gọi là thanh ghi lệnh IP).

Câu 2 (1 điểm): Chế độ địa chỉ của vi xử lý là gì 7 Mô tả chế độ địa chỉ trực tiếp. Cho ví dụ minh hoạ.

Câu 3 (1 điểm): Vẽ sơ đồ khối chức năng của hệ thống máy tính.

Câu 4 (2 điểm): Vẽ sơ đồ và nêu các đặc điểm của kiến trúc máy tính von-Neumann cổ điển. Vẽ sơ đồ và phân biệt kiến trúc máy tính von-Neumann hiện đại với kiến trúc máy tính von-Neumann cổ điển?

Câu 5 (2 điểm): Nêu sơ đồ khối tổng quát và chu trình xử lý lệnh của CPU.

**Câu 6** (3 điểm): Vẽ sơ đồ nguyên lý và nêu các đặc điểm chính của kiến trúc bus PCI và PCI- Express. Tại sao bus PC1-Express có khả năng hỗ trợ nhiều cặp thiết bị truyền dữ liệu đồng thời với tốc **độ** cao?