

1. CISC: 优势: 对编译器和程序存储空间的要求较低

缺点: 硬件设计复杂, 测试验证难度较高

2. RISC: 优势: 硬件设计较为简单, 适合利用流水线提升性能

缺点: 对编译器设计的要求较高, 程序的代码密度较低

2. 指令集是软件和硬件的接口, RISC 属于寄存器-寄存器型指令集

RISC-V 指令集由整数的基本指令集和一系列扩展指令集组成.

扩展: M: 扩展了整数乘法和除法指令

A: 扩展了并发操作中的原子指令

Q: 扩展了四精度浮点数运算指令

V: 扩展了向量操作指令

B: 扩展了立体操作指令

4. ① 不相同, ~~不一样~~

② 相同

③ 为了不同指令放不同 CPU 的兼容和人们易于使用.

5. Hint 指令集作为一个指示, 辅助优化处理器, 能够修改执行计划.

6. ① a_2 中为 -3, a_3 中为 1

② 对于除法操作, 商 = (被除数 - 余数) \div 除数 取整

其中 REM 为有符号取余, REMU 为无符号取余, RMW 为低位进位带借位, REMW 为低无
DIV 为有符号除法, DIVU 为无符号除法, DJV 为低有, DJVUW 为低无



扫描全能王 创建

11. ① ~~直接寻址~~ 立即数寻址

② 立即数寻址

③ 立即数寻址

④ 寄存器寻址

⑤ 带移位寻址



扫描全能王 创建