

3-7

1-9. 方法 MIPS, Dhrystone, CoreMark, SPEC CPU 等

Dhrystone: 主要目的为测试直接运算与逻辑运算性能，测试标准为单位时间内跑了多少个 Dhrystone 程序，其执行单位为 DMIPS/MHz

CoreMark: 测试标准为在配置参数的组合下单位时间内运行的

CoreMark 程序次数 (单位: CoreMark /MHz)

1-10. 体现: 1. 存储层次结构: 多级存储, 包括寄存器、高速缓存、
主存、磁盘等。

2. 指令集架构: 采用分层设计, 包括底层机器指令、
中间表示、高级语言编译器等多层次

3. 网络通信协议: 采用多层协议栈设计, 包括物理层、
数据链路层、网络层、传输层、应用层等

意义: 提高系统可扩展性和灵活性。

提高系统性能, 响应速度, 实现高效管理。
一定程度上提高可移植性。

