

6.

- ①高位组索引、中间位标签的方案会导致组的数量很少，由于高位的位数少，使得组缓存行数多，冲突多
- ②中位索引、高位标签可以实现较好的均衡。中间位作索引将地址分为多个组，每组中缓存行数少，减少冲突；
高位作标签可以实现较好的地址映射，提高命中率。

7.

- ①方便地址转换，不需要额外的位移运算或保存多余的位信号。
- ②提高命中率、CPU访问时提高命中之前访问过的数据的几率
- ③减少物理内存占用，避免虚拟到物理的映射浪费额外内存空间

8.

$$1) \quad 1 + 3\% \times 110 = 4.3$$

$$2) \quad = \text{Hit time} + M \times p = 1 + (1 - \frac{64\text{KB}}{1\text{GB}}) \times 110 = 114.96$$

3) 1) 中程序的缺失率为 3%，说明程序有一定的局部性

2) 中程序访问的数据完全随机，没有局部性可言，使用缓存后，系统的访问延时也提高

4) 程序的平均缓存命中率需要满足如下条件。

$$105 > 1 + (1 - p) \times 110$$

$$1 - p < \frac{104}{110}$$

$$p > \frac{6}{110} = \frac{3}{55}$$

共32位。

9. 编码 组数量 组索引位数 标签位数 偏移位数

1	64 32	5	21	6
2	64 8	3	23	6
3	64 1	0	26	6
4	256	8	18	6
5	128 64	6	19	7
6	1024 256	8	18	6
7	1024 64	6	20	6
8	512 32	5	20	7

10. A 8kb 直接映射缓存 命中延时 0.22ns 错失率 P_1

64kb 四路 0.52ns P_2

1)

$$0.22 + 100 P_1 < 0.52 + 100 P_2$$

$$P_1 < 0.3 + P_2$$

2)

$$0.22 + K_1 \cdot 0.22 \cdot P_1 < 0.52 + K \cdot 0.52 \cdot P_2$$

$$P_1 < \frac{30}{22K} + \frac{52P_2}{22}$$

11. 将需要访问的地址转化为十进制得 4097、401、4137、4165、4869、12005、65285

①直接映射。

缓存有 16 个块，每块对应的地址范围 64b。

需要 4 位作为索引位。块地址中为 $Kx^{\frac{16}{16}} + m$ 的块都共享第 m 位。 m 从 0 ~ 15。

将上面各数对 16 取余的结果为 1, 5, 9, 5, 5, 13, 5。

替换 3 次。

② 二路组相联

缓存中共有 8 个组，每个组分 2 路。

将地址对 8 取余后得 $1, 5, 1, 5, 5, 5$
 $\uparrow \quad \uparrow \quad \uparrow \quad \uparrow \quad \uparrow \quad \uparrow$
1 2 3 4

2 次替换

③ 四路组相联

... 4 ... 4 ...

对 4 取余得 $1, 1, 1, 1, 1, 1, 1$
 $\uparrow \quad \uparrow \quad \uparrow \quad \uparrow \quad \uparrow \quad \uparrow \quad \uparrow$

3 次替换

④ 八路组相联

... 2 ... 8 ... 9

0 次替换

12. 块大小 16B，总容量 256B 共有 16 个位置。

12. 缓存 A 2 路组相连 共有 8 组 每组分 2 路

缓存 B 直接映射 16 1

LRU 替换 (近期最少使用)

代码对 96 行 100 列的数组进行赋值 共访问了 9600 个内存地址。每个元素 4 字节，共 38400 字节内存。

A：缓存满时，每个组中的两个缓存行都可能被替换。

缺失率为 100%。

B：直接映射，缓存共有 256 个字节，因此共有 64 个缓存行，每行可以存储 1 个数组中
的元素。共访问 9600 个元素，因此每个元素访问次数为 150。

13. 按照列优劣的方法优化得

```
for (int i=0; i<128; ++i) {  
    for (int j=0; j<64; ++j) {  
        A[i][j] = A[i][j] + 1;  
    }  
}
```

14.

整形int型数组一个元素占4字节

1) 4kb的缓存 块大小为32b 共有128块 ①优化前 由于数组中的元素在内存中实际上是顺序一块中可存储8个元素。排列的。每次循环、操作数都不在缓存中，缺失次数

共有 $64 \times 128 = 8192$ 个元素，一共访问了 $8192 \times 4 = 32768$ 字节的内存 为 8192次

$32768 / 32 = 1024$ 次缓存缺失。②优化后，每四次发生一次缺失。

共为 2048 次

2) FIFO 先进先出 全相联缓存

①优化前 首轮对j从0~128的循环，全都缺失，计128次；第2~4轮对j的循环不缺失。

第5---缺失；第6~8轮不缺失--- 共计 $128 \times \frac{64}{4} = 2048$ 次。

②优化后 2048次。

3) 至少需要 $8 \times 32 = 256$ 个字节。

优化前：块大小为32b，则每块可以存储数组中的4个元素。

优化前：需要至少 128 块，容量 $128 \times 32 = 4\text{ kb}$

优化后：--- ?

缓存共 32b - 块 16b 含 4 个元素

15. 矩阵转置.

int 4b input 起始 0x0				行上连续.			
output 0x40							
input				output			
列 0	列 1	列 2	列 3	列 0	列 1	列 2	列 3
行 0	miss	X	X	X	miss	✓	✓
行 1	X	X	X	X	✓	✓	✓
行 2	X	X	X	X	✓	✓	✓
行 3	X	X	X	X	✓	✓	✓

16.

1) 缓存 512b, 块大小 16b, 共 32 个缓存块, 每块可以存储 4 个元素

i=0 时 命中率为不命中

i=1, 2, 3 时, 命中

i=4 时 不命中

5, 6, 7 命中

命中率 25%

2) 提高: 缓存的总大小越大, 可以缓存的元素越多, 命中率高

3) 不提高: 缓存块大小增加, 每个块所缓存的元素减少, 命中率降低.