

5. (1) 2^{64} byte, 2^{32} 页,

(2) 2^{48} byte, 2^{36} 页

(3) 因为虚拟地址 64 位值实际上一个进程不需要用到如此多页, 针对
进程实际所属的页数不同, 故使用多级页表可以根据实际进程
创建页表占用空间, 节省不必要的开销

6. 假设 高位 2 位, 中位 2 位

0000

0001

0010

0011

0100

0101

0110

0111

若用高位索引,

则连续块将被

映射到相同组中,

使得无法很好地

利用缓存的空间

局部性, 因为很多相

邻地址产生竞争

若用中位索引,

则连续块会

映射到不同的组,

使得充分最大化

利用空间局部性

7. 虚拟内存系统页偏移位数, 表示实际物理页的大小
这样将使得不同路 对应到不同的物理页?

8. (1) $3\% \times 110 + 97\% \times 1 = 4.27$

(2) 随机访问, 则访问时间 $\frac{64K}{16} \times 1 + (1 - \frac{64K}{16}) \times 110 \approx 110$

(3) 程序的空间局部性越高, 处理器性能越好。

(4) $\lambda \times 1 + (1 - \lambda) \times 110 < 105$

解得 $\lambda > 4.59\%$

命中率大于 4.59%

9.

9. 根据给出的不同缓存配置，补全下表中缺失的字段。

编号	地址位数 Bit	缓存大小 KB	块大小 Byte	相联度	组数量	组索引位数 Bit	标签位数 Bit	偏移位数 Bit
1	32	4	64	2	32	5	21	6
2	32	4	64	8	8	3	23	6
3	32	4	64	全相联	1	0	26	6
4	32	16	64	1	256	8	18	6
5	32	16	128	2	64	6	19	7
6	32	64	64	4	256	8	18	6
7	32	64	64	16	64	6	20	6
8	32	64	128	16	32	5	20	7

10.

$$(1) 0.22 + p_1 \times 100 < 0.52 + 100 p_2$$

$$\Rightarrow p_1 - p_2 < 0.003$$

$$(2) 0.22 + (k-1) \times p_1 \times 0.22 < 0.52 + (k-1) p_2 \times 0.52$$

$$\Rightarrow 0.22 p_1 - 0.52 p_2 < \frac{0.3}{k-1}$$

11.

(1) 直接映射:

$$\begin{aligned}
 &\text{若 } 0x1001 \rightarrow p_1 \\
 &\text{则 } 0x1005 \rightarrow p_1 + 4 \\
 &0x1021 \rightarrow p_1 \text{ 替换} \\
 &0x1045 \rightarrow p_1 + 4 \text{ 替换} \\
 &0x1305 \rightarrow p_1 + 4 \text{ 替换} \\
 &0x2005 \rightarrow p_1 + 4 \text{ 替换} \\
 &0x1405 \rightarrow p_1 + 4 \text{ 替换}
 \end{aligned}
 \left. \vphantom{\begin{aligned} &0x1021 \rightarrow p_1 \text{ 替换} \\ &0x1045 \rightarrow p_1 + 4 \text{ 替换} \\ &0x1305 \rightarrow p_1 + 4 \text{ 替换} \\ &0x2005 \rightarrow p_1 + 4 \text{ 替换} \\ &0x1405 \rightarrow p_1 + 4 \text{ 替换} \end{aligned}} \right\} \text{5次}$$

(2) 2路:

$$\begin{aligned}
 &0x1001 \rightarrow p_1 \\
 &0x1005 \rightarrow p_1 + 4 \\
 &0x1021 \rightarrow p_1
 \end{aligned}$$

$$0x1045 \rightarrow p_i + 4$$

$$0x1305 \rightarrow p_i + 4 \quad \text{替换}$$

$$0x2005 \rightarrow p_i + 4 \quad \text{替换}$$

$$0x1f05 \rightarrow p_i + 4 \quad \text{替换}$$

} 3次

13) 4路:

$$0x1001 \rightarrow p_i$$

$$0x1005 \rightarrow p_i$$

$$0x1021 \rightarrow p_i$$

$$0x1045 \rightarrow p_i$$

$$0x1305 \rightarrow p_i$$

$$0x2005 \rightarrow p_i$$

$$0x1f05 \rightarrow p_i$$

替换
替换
替换

} 3次

14) 8路:

$$0x1001 \rightarrow p_i$$

$$0x1005 \rightarrow p_i$$

$$0x1021 \rightarrow p_i$$

⋮

$$0x1f05 \rightarrow p_i$$

无替换

12.

A: $256 \div 16 \div 2 = 8$ 组, 16 块

int 32-bit 4 字节

$i=0$ 时, j 从 $0 \rightarrow 63$, miss $64 \times \frac{1}{4} = 16$ 次

$i=0$ 时, j 从 $64 \rightarrow 95$, miss $32 \times \frac{1}{4} = 8$ 次

\therefore 缺失率: $\frac{1}{4} = 25\%$

直接映射:

B: 直接映射

$$\text{缺失率} = \frac{24 + 16 \times 99}{100 \times 96} = 16.75\%$$

$256 \div 16 = 16$ 组, 又一块 16 字节,

每块可容纳 4 int,

因此 $0 \sim 3 \rightarrow 0$

$4 \sim 7 \rightarrow 1$

\vdots
 $60 \sim 63 \rightarrow 15$

$64 \sim 67 \rightarrow 0$

\vdots
 $92 \sim 95 \rightarrow 7$

13.

```
for (int j=0; j<128; ++j) {
    for (int i=0; i<64; ++i) {
        A[j][i] = A[j][i] + 1;
    }
}
```

14. 1) 优化前: $64 \times 128 = 2^{13}$

优化后: $64 \times 128 \times \frac{1}{8} = 2^{10}$

2) 优化前后都是: $64 \times 128 \times \frac{1}{8} = 2^{10}$

3) 优化前: $(127 \times 8 + 1) \times 32 = 32544$ B

优化后: 32 B

15.

题目 14.

	input 数组				output 数组			
	列 0	列 1	列 2	列 3	列 0	列 1	列 2	列 3
行 0	miss	miss	hit	miss	miss	miss	miss	miss
行 1	miss	hit	miss	hit	miss	miss	miss	miss
行 2	miss	miss	hit	miss	miss	miss	miss	miss
行 3	miss	hit	miss	hit	miss	miss	miss	miss

16. (1) $512 \div 16 \div 2 = 16$,
 而 $128 \times 4 \div 16 = 32$,
 即 $\text{input}[0][0] \sim \text{input}[0][63]$ 与 $\text{input}[0][64] \sim \text{input}[0][127]$
 会分别映射至相同但不重叠的块, input 也是如此, 故
 缺失率 25%, 命中率为 75%
 (2) 不可以, 块大小不变, 则每块必定最少
 miss 1 次. 而原方案已做到
 极致, 故无法提高命中率
 (3) 可以, 如将块大小增加至
 32 byte, 则缺失率减小
 至 12.5%, 即命中率为 87.5%.