

刻 ①.  $6 \times 240 \times 12KB = 17280KB = 16.875MB$

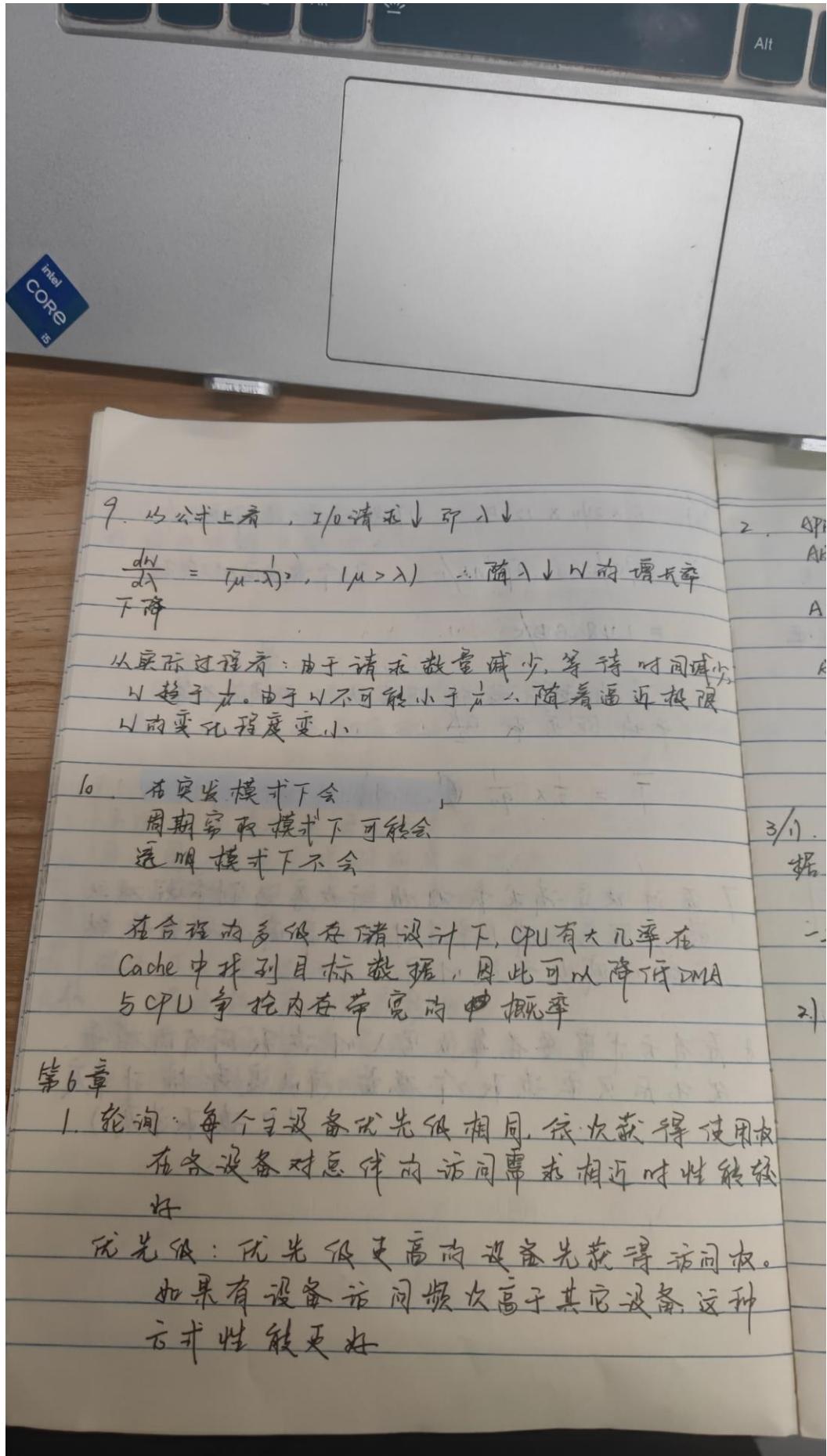
2).  $6 \times 12KB/s \times 90r/s$  26个盘面同时读取  
 $= 6.33MB/s$

结果 ③) 磁盘的平均旋转距离从0~周长不等  
平均距离取周长

$\therefore \bar{T} = \frac{1}{2} \times \frac{1}{90} = \frac{1}{180}s$

7. 通过决定请求最优执行次序达到最短磁头  
移动距离，减小寻道时间；并减小磁盘旋转  
距离以减少旋转时间

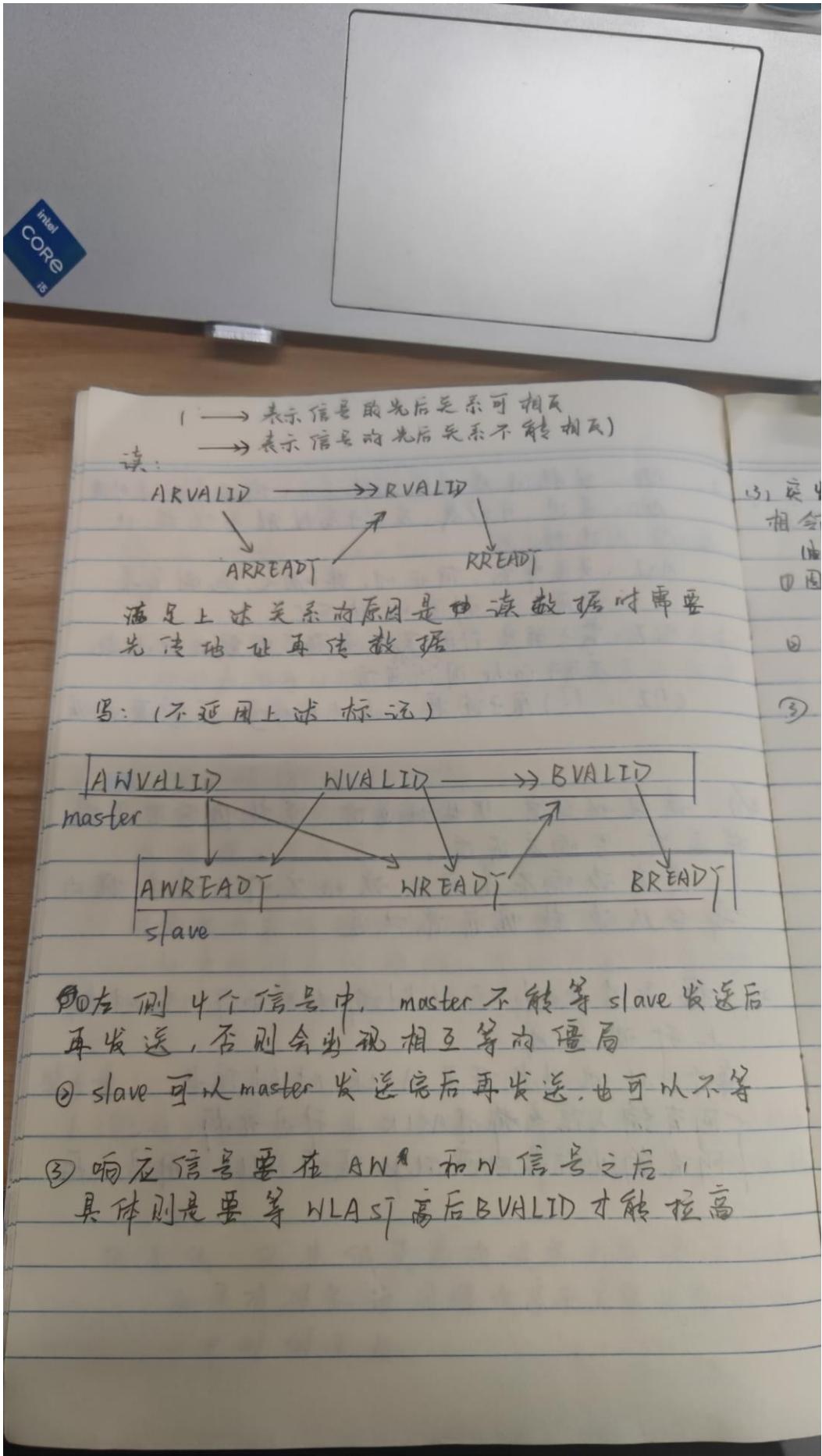
8. 原有方式需要在每次写入时读取所有的磁盘。  
优化后只要读取一个磁盘，可以显著提升速度  
(? 读取速度)



2. APB：功耗低，易使用，主要应用于低频率低速外设  
AHB：高速，可扩展，应用于高性能系统模块连接  
AXI：更高带宽，低延时，接口庞大，机制复杂。  
    应用于各种高性能 SoC  
ACI：最大程度利用缓存，并提高性能与低功耗  
    应用于 Cache 间通信  
CHI：（？）用于连接 Cache 与 memory，可扩展性强

3/1. 读地址通道，写地址通道，读数据通道，写数据通道，写响应通道。  
    没有读响应是因为读响应作为读数据向一部分从读数据通道传递

- 2). 握手在 Ready 和 Valid 都为高时的下一个时钟上升沿完成  
    每个 AXI 组件都使用 ACLK 时钟信号  
    所有输入信号都在 ACLK 上升沿采样  
    所有输出信号的变化必须在 ACLK 上升沿之后



(3) 突发传输，就是在一次事当中，连续传输多个地址  
相邻的数据

(由 ARBURST 和 ANBURST 选择)

(4) 固定式突发读写：(b00) 每次传输地址固定

(5) 增殖式：每次传输地址是上一次增加固定值  
(b01)

(6) 包装式：包装到包边界前一个底地址？  
(b10)