

4/30. Chapter3.

$$5. CPI_A = 0.85 \times 1 + 0.15 \times [0.1 \times 4 + 0.9 \times (1 \times 0.1 + 1 \times 0.9)] = 1.099$$

$$CPI_B = 0.85 \times 1 + 0.15 \times 3 = 1.3$$

相对于B. A 提升了 $\frac{1.3 - 1.099}{1.3} \times 100\% = 15.46\%$.

$$a_0 = 0,$$

12. 1) int $a_1 = 0, a_2, a_3, a_4 = 10000;$

~~B₃~~ \rightarrow while ($a_1 < a_4$) do {

$$a_3 = a_0 + 2;$$

$$a_2 = a_1 \% a_3;$$

$B_1 \rightarrow$ if ($a_2 != a_0$) { $a_3 = a_0 + 5;$

$$a_2 = a_1 \% a_3;$$

$B_2 \rightarrow$ if ($a_2 == a_0$) { } . }

else { Code B } . }

} .

else { Code A } .

$a_1++;$ } . while ($a_1 < a_4$) . $\leftarrow B_3$.

2). 首先分析代码功能：由 B_3 完成 $0 \sim 9999$ 的 10000 次循环。

每个循环 a_1 自增 1.

取 a_2 为 a_1 除以 a_3 的余数。先使 $a_3 = 2$. 判断 a_2 .

若 a_1 为偶数，则跳过分支。① a_1 自增进入下一循环。

若 a_1 为奇数，则 B₁ 跳转，将 a_3 设为 5. 判断

a_2 是否整除 5. 若是不跳转，否则跳转 B₂.

然后 a_1 自增进入下一循环。B₂ 与 B₁ 相关。

所以 B₁ 在 a_1 为偶数时跳转，比例 50%，B₂ 在 a_1 为奇数且不整除 5 时跳转。

~~B₃ 在 $a_1 \in [0, 9999]$~~ B₃ 在 $a_1 \in [1, 10000]$ 执行。

比例为 $50\% \times 20\% = 40\%$.

~~B₃ 最后一次不跳转，跳转比例 99.99%~~.

3). B_1 运行: $\times \checkmark \times \checkmark \times \checkmark \dots$ (以 2 为周期)
 B_2 运行: $(\times \checkmark \times \checkmark \times \times \times \checkmark \times \checkmark)(\times \checkmark \times \checkmark \times \times \checkmark \times \checkmark) \dots$ (以 10 为周期)
 B_3 运行: $\checkmark \checkmark \checkmark \dots = \checkmark \times$
9999 次.

B_1, B_2 为向后跳转, B_3 为向前跳转
 预测为 "x" 预测为 "v"

所以 $B_1: 50\%, B_2: 60\%, B_3: 99.99\%$.

13. 1). 将 B_1, B_2, B_3 的地址转化为二进制:

$$B_1 \text{ } 0xe44 \Rightarrow 1110 \underline{0100} \underline{0100}$$

$$B_2 \text{ } 0xe84 \Rightarrow 1110 \underline{1000} \underline{0100}$$

$$B_3 \text{ } 0xec0 \Rightarrow 1110 \underline{1100} \underline{0000}$$

由图知, 用最右数第 $[k+2:3]$ 位来映射不同的计数器.

当 $k=5$ 时, B_1, B_2, B_3 的 $[7:3]$ 位可以区分不同的地址, 所以 k 最小为 5.

至少须 $N=\frac{2}{3}$ 的 $\lceil \frac{2}{3} \rceil = 2$ bit.

2). 对 B_1 而言, 1 bit 预测将几乎全错. 至少为 $N=2$ 的 2-bit 预测.
 (初值 0). 准确率为 50%.

对 B_2 而言, 2 bit 预测器, 准确率为 60%.

对 B_3 而言, N 越大, 错误率越高, 所以与 B_1, B_2 的最小 N 相同.

因此, N 最小为 2.

3). 稳态时, 分别为 $B_1: 50\%, B_2: 60\%, B_3: 100\%$.

$H_{min}=4$

14. 对 B_1 而言，只要记录 2 位历史，所以 $H \geq 1$

对 B_3 而言，准确率很高，忽略。

因此，主要看 B_2 ，实际跳转结果：(0101000101) 每 5 个奇数 4 个跳转

最长单数字序要记录 14 位历史，所以 $2^{H-1} \geq 10 \Rightarrow H \geq 4$ 。 $H_{min}=4$

训长及为 3。若只要有 3 位就能表示一切序列组合且可预测。

$\{(010)(101)(100)(000)(001)\}$ 所以 $H_{min}=3$ 但 (010) 后可以是 (101) 也可以是 (100) 。 $H > 4$

15. 首先，~~从哪里开始~~，预测不准。

问题在于用 M 位的码来唯一确定序列及跳转结果的最小 M。

对 B_1 而言， $M \geq 2$ 。对 B_3 而言， $M \geq 2$ 。

对 B_2 而言，实际： $(0101000101)01$ 为周期，1 跳 0 不跳。

~~使用三位表示~~ $010 \rightarrow 101 \rightarrow 101 \rightarrow 100 \rightarrow$

虽然 $M=2$ 时，GHR 捕捉最近 2 次历史，但还是无法完全捕捉 B_2 的跳转模式。

$GHR = 01 \rightarrow 10 \rightarrow 01 \rightarrow \dots$

$M=3$ 时，GHR 捕捉最近 3 次，但 010 之后左移填补的可以是 1

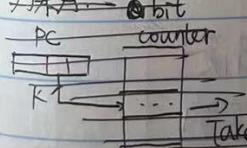
也可以是 0，预测不准。

而 $M=4$ 后，每四位后的数字（跳转情况）是一定的，所以 $M_{min}=4$

inner loop 循环 ($P=1$) Q 次，最后一次预测失败。

outer loop 循环 P 次，最后一次预测失败。

方案 A:



16. 条件: $Q > 2$ 且 inner loop 无分支
忽略 outer loop 对 i 的分支预测. 大约 $N = 1, H = Q$

因为 outer loop 有分支预测并很坏.

outer loop 循环 P 次. inner loop 循环 Q 次.

方案 A: 因为计数器初值为 0. 预测不跳转.

所以在首次和最后一次会预测错误.

忽略 i 的分支预测. 只看 j. 在 $i=0 \sim P-1$ 时的 P 次会进入 inner loop. 所以错误预测次数为 $2P$. 准确率 $= \frac{2P}{PQ} = \frac{2}{Q}$.

方案 B: 因为 $H = Q$, 所以.

inner loop 循环 Q 次. 正确 $(Q-1)$ 次. outer 循环 P 次.

所以正确 $(Q-1)$ 次. 所以在第一次循环之后预测都正确.

准确率: $\frac{P(Q-1)}{PQ} = 1 - \frac{1}{Q}$. 错误次数为 $Q-1$.

准确率: $1 - \frac{Q-1}{PQ}$

所以若 A 优于 B, 则 $2P < Q-1 \Rightarrow P < \frac{Q-1}{2}$

17. 该段代码的功能是遍历一个整型数组，并计算数组中非零元素的数量.

1). B_1 跳转情况为 $x\checkmark x\checkmark x\checkmark x\checkmark$ 错误预测 4 次.

B_2 跳转情况为 $\checkmark\checkmark\checkmark\checkmark\checkmark\checkmark\checkmark$ 错误预测 3 次，一共发生 7 次错误.

2). 对 B_1 而言，除了第一次正确预测，后 7 次均错误.

对 B_2 而言，除了第八次错误预测，前 7 次均正确.

所以一共错误 8 次.

3) 对 B₁ 而言 预测结果 00 01 00 01 00 01 00 01
对 B₂ 而言 预测结果 X000000X 预测错误 2 次
- 共发生 ~~6~~ 6 次预测错误.

4). 全局分支历史表的位数越多，错误越少。准确率越高。
当 n 非常大时，2-bit 预测器表现最好。

5). 当数据元素在 0 和 1 之间以均等概率选取时，B₁ 的跳转难以
准确预测，使 GHR 和 BHR 的预测都不那么准确。
需要更复杂的模型。就 1bit 和 2bit 预测对比而言，反而因为
随机性高的原因，1bit 预测会优于 2bit 预测。

18. 在顺序的 5 级流水线中，在任何给定的时间点，流水线中可能有多个
指令处于不同阶段。尽管指令顺序进入流水线，但由于它们在不同阶段
执行，所以会有可能并行产生异常。或 乱序异常。

为了支持精确的异常处理，实行硬件预测执行，允许指令乱序执行
但强制循序提交，且如果发现异常，在提交阶段会触发异常处理
机制，完成异常处理后，refresh，以异常的位置重新执行。

20. 1) ROB 深度无限

周期:

| | Decode (ROB enqueue) | Issue | WB | Commit | 操作码 | 目标 | 源1 | 源2 |
|----------------|-------------------------|-------|----|--------|----------|----------------|----------------|----------------|
| I ₁ | 0 | 1 | 2 | 3 | fld | T ₀ | A ₀ | - |
| I ₂ | 1 | 3 | 13 | 14 | fadd.fld | T ₁ | T ₀ | f ₀ |
| I ₃ | 2 | 14 | 16 | 17 | fadd.fld | T ₃ | T ₁ | f ₀ |
| I ₄ | 3 | 4 | 5 | 18 | addi | A ₀ | A ₀ | - |
| I ₅ | 4 | 5 | 6 | 19 | fld | T ₂ | A ₀ | - |
| I ₆ | 5 | 19 | 29 | 30 | fmul.d | T ₄ | T ₂ | T ₂ |
| I ₇ | 6 | 30 | 32 | 33 | fadd.d | T ₅ | T ₄ | T ₃ |

2) ROB 深度为2

周期:

| | Decode (ROB enqueue) | Issue | WB | Commit | 操作码 | 目标 | 源1 | 源2 |
|----------------|-------------------------|-------|----|--------|--------|----------------|----------------|----------------|
| I ₁ | 0 | 1 | 2 | 3 | fld | T ₀ | A ₀ | - |
| I ₂ | 1 | 3 | 13 | 14 | fmul.d | T ₁ | T ₀ | f ₀ |
| I ₃ | 4 | 14 | 16 | 17 | fadd.d | T ₃ | T ₁ | f ₀ |
| I ₄ | 15 | 16 | 17 | 18 | addi | A ₀ | A ₀ | - |
| I ₅ | 18 | 19 | 20 | 21 | fld | T ₂ | A ₀ | - |
| I ₆ | 19 | 21 | 31 | 32 | fmul.d | T ₄ | T ₂ | T ₂ |
| I ₇ | 22 | 32 | 34 | 35 | fadd.d | T ₅ | T ₄ | T ₃ |