

# 嵌入式作业 第5周

1b) 等价于  $sll rd, rs, 0$ ;  $sra rd, rs, 0$ .

3. 写出伪指令等价的基本指令或指令组合。将rs的值左移0位，再右移0位，将导致rd中的值等于rs的值，但是是符号扩展的。

1) `nop` (空操作指令)

`addi x0, x0, 0`

2) `ret` 3) `call offset` 4)  $mv, rd, rs$

5) `rdcycle rd` 6) `sext.w rd, rs`

7. 解：1)  $t_1$  和  $t_2$  都是有符号数：

2) j alr  $x_0, 0(x)$ , 用于从函数中返回。  $add t_0, t_1, t_2$

等价于 将  $x_0$  (寄存器) 与  $t_1$  (链接寄存器) 中存储的地址相加，并将结果存回  $x_0$ ，同时将程序计数器设置为  $x_0$  中存储的地址。

$slli t_3, t_2, 0$  并溢出情况： $t_2 > 0$ , 但

$sli t_4, t_0, t_1$   $t_0 < b$ ;  $t_2 < 0$ , 但

$bne t_3, t_4, overflow$   $t_0 > t_1$

2)  $add t_0, t_1, t_2$  并溢出情况：

$bitu t_0, t_2, overflow$   $t_0 < b$ , 且

3) 等价于  $jal ra, offset$ , 用于调用一个子程序，它将  $ra$  (返回地址寄存器) 与当前程序计数器

$t_0 < t_2$  正常：  $t_0 > t_1$  且  $t_0 > t_2$

中的地址相加，并将结果存回  $ra$ ，同时将程序计数器设置为  $offset$ 。这将导致程序转到偏移量处的地址，继续执行子程序。

3) X86 架构中，有符号数加法可以使用  $add$  和  $adc$  指令来实现， $adc$  指令将进位标志  $CF$  (Carry Flag) 也加入到操作数中，然后使用  $jnc$  指令来检测溢出。无符号数加法可以直接使用  $add$  指令，然后用  $jc$  指令检测

4) 等价于  $addi rd, rs, 0$ .

4) X86 架构中，有符号数加法可以使用  $add$  和  $adc$  指令来实现， $adc$  指令将进位标志  $CF$  (Carry Flag) 也加入到操作数中，然后使用  $jnc$  指令来检测溢出。无符号数加法可以直接使用  $add$  指令，然后用  $jc$  指令检测

5) 等价于  $csrrs rd, cycle$ .  $cycle$  是一个特殊寄存器的名称，包含 CPU 周期计数器的当前值。

断位标志  $CF$ .

APU 架构中，有符号数可使用  $add$  和  $sbc$  指令存入指定的目标寄存器中。访问 CSR (控制和状态寄存器) 来实现， $sbc$  指令也会将进位标志  $C$  (carry) 加入到操作数中，然后用  $bvs$  指令检测溢出。

无符号数加法可直接用  $add$  指令，然后用  $bcs$  指令来检测进位标志  $C$ .

是具体的数还是异常吗？

8. (1) op = DIVN时, rd = 0xffff... 即抛出异常. (2). 写出以下程序在Risc-V中应当处于的特权等级  
op = DIV时, rd = 0xff...

op = REM时, rd = X

op = REMU时, rd = X.

分析: 提示程序员或调试人员程序中存在的错误.

(2) fcsr 控制寄存器中的fflags 字段是用来表示浮点运算中的异常情况的标志位.

解: (1) Linux kernel:

处于特权等级1或更高级别, 因为它需要访问操作系统内核的各种功能和资源.

(2) BootROM: 特权等级0. 它是系统启动时运行的, 是上电后最先运行的程序, 是系统

启动的第一阶段, 反能访问部分寄存器和内存空间.

NV: 表示无效操作, 比如除零、平方根负数等. (Invalid operation)

DN: 表示操作数为非规格化数, 即指数位全0的浮点数. (Denormalized operand)

OF (overflow): 操作结果溢出了, 是引导加载程序, 硬件会从硬盘等读取

UF (underflow): 下溢, 即小于浮点数所能表示的最小值.

(3) Boot Loader: 特权等级1或更高, 它也需要访问操作系统内核的各种功能和资源.

控制权转移给它. 负责加载操作系统内核并启动操作系统.

NX (Inexact): 表示操作结果无法精确表示,

即最终结果不能保证精度.

(4) USB Driver: 特权等级1或更高: 需要访问当浮点除法的除数为0时, 会导致无效操作NV 硬件设备, 需要在特权模式下进行. USB 被置位, fflags 被置位, 处理器不会陷入. 驱动程序需要与内核交互, 以便将数据系统调用, 而是将控制权交给应用程序, 由驱动传递给应用程序.

应用程序来处理异常情况: 可中断应用程

序, 或通过一些异常处理机制.

(5) Vim: 用户级别, 是一个文本编辑器.

(6) x86: 设置异常标志, 会引发一个异常, 没有权限访问特权模式下的资源.

将异常状态保存在处理器状态字寄存器

的特权位中, 即置位零除错误标志. 此外, USB Driver 是一种软件程序, 允许计算机还将除数为0的指令地址放入异常返回操作系流与USB设备进行通信. 每个USB 指令指针寄存器中, 以便程序在异常处理设备都需要特定的驱动程序, 才能在计算机上程序中回正确的位置. 接下一页 → 正确运行.

Date.

P地址(指针)在t<sub>0</sub>, a值在t<sub>1</sub>

13. 解:(返回值位于a<sub>0</sub>寄存器中)

(t<sub>0</sub>, t<sub>1</sub>, t<sub>2</sub>分放着A[i], B[i], C的地址)

add t<sub>3</sub>, X<sub>0</sub>, X<sub>0</sub> # i(初始值0)

addi t<sub>4</sub>, X<sub>0</sub>, 100 # 100

lw t<sub>5</sub>, 0(t<sub>2</sub>) # c的值

loop:

bge b<sub>3</sub>, b<sub>4</sub>, exit

slli t<sub>6</sub>, t<sub>3</sub>, 2 # 4i

add t<sub>6</sub>, t<sub>1</sub>, t<sub>6</sub> # B[i]的地址

lw t<sub>6</sub>, 0(t<sub>6</sub>) # B[i]的值

slli t<sub>7</sub>, t<sub>3</sub>, 2 # 4i

add t<sub>7</sub>, t<sub>0</sub>, t<sub>7</sub> # A[i]的地址

mul t<sub>6</sub>, t<sub>6</sub>, t<sub>7</sub> # B[i]\*C值

sw t<sub>6</sub>, 0(t<sub>7</sub>) # A[i]放地址去

exit:

lw a<sub>0</sub>, 0(t<sub>0</sub>)

part1:

14. b1t a<sub>1</sub>, a<sub>0</sub>, part2 # a>b时

sub a<sub>2</sub>, a<sub>0</sub>, a<sub>1</sub>

j exit

part 2:

add a<sub>2</sub>, a<sub>0</sub>, a<sub>1</sub> # a>b, t<sub>0</sub>

j exit

exit:

ret

15. sw t<sub>0</sub>, 0(t<sub>0</sub>) # p[0]=p

addi t<sub>1</sub>, X<sub>0</sub>, 3 # a值

sw t<sub>1</sub>, 4(t<sub>0</sub>) # p[1]=a

sw t<sub>1</sub>, 12(t<sub>0</sub>) # p[3]=a

1b. lw t<sub>2</sub>, 0(t<sub>0</sub>) # t<sub>2</sub>为a值

lw t<sub>3</sub>, 0(t<sub>1</sub>) # t<sub>3</sub>为b值

sw t<sub>3</sub>, 0(t<sub>0</sub>)

sw t<sub>2</sub>, 0(t<sub>1</sub>) # 值互换

17. 功能: 计算 $2^{30}$ 的值, 并将结果保存在寄存器 a<sub>1</sub> 中。

8. ① 除数为0时引发的异常可被应用程序或操作系统处理。

② ARM: 类似, 处理器产生异常并设置特定的标志位, 不同的是, ARM中的异常处理程序是通过向量来实现的, 当异常发生时,

处理器会跳转到对应的异常处理程序入口地址。