

3月7日

为了符合摩尔定律和 Dennard

9. Dhrystone, CoreMark, FPMark, Scaling, 架构师们先后使用 Dhrystone, Linpack, Whetstone, MOS, nMOS, CMOS 的技术, 后 Dhrystone: 每秒运行 Dhrystone 又使用指令级并行 (ILP) 的方法, 的次数, 用于处理器的选型, 但这存在很多浪费, 多核时代于是运算和逻辑运算性能的测量. 诞生, 技术方面的提升现已至极. CorMark: 包含列表处理, 矩阵运算, 现在需要新的架构方法, 操作, 状态机, 和 CRC, 用于测量如: 领域特定结构 (DAS), CPU 的性能. 领域特定语言 (DSL), 更另外.

现代电子计算机辅助设计 (EDA)

10. ISA, 微架构和硬件实现, 提高了抽象级别, 从而支持轻量级开发, 开源的生态系统也很有帮助.

附加题 2

综上所述, 下个十年将会是计算机

的另一个激动人心的时代.

文章首先提出了计算机体系结构的发展历程, 以及它对计算机技术发展所产生的影响. 作为大二微电的学生, 看完两位的文章也是受益匪浅, 激动人心. 讲述了 RISC 的产生背景, 而在意识到两年的学习虽然管中窥天, 对晶体管大小, 功率和成本和性能方面所需的权衡, 增加了设计时间和成本的重要性, 因此 x86 的出货量越来越低, 而 RISC-V 处理器的芯片出货量飙升.

性能方面所需的权衡, 增加了设计时间和成本的重要性, 因此 x86 的出货量越来越低, 而 RISC-V 处理器的芯片出货量飙升.

振 阳

07140