

1.9 对比执行时间或响应时间、吞吐率、加速比、每条指令的时钟周期数、每秒执行百万条指令数，
每秒执行百万浮点运算数、每秒执行百万条和归一化执行时间。

Core Mark：通过包含列表处理、矩阵处理、状态机和CPU等方法测试出性能评价。

Dhrystone 测试方法：单位时间内跑了多少次 Dhrystone 程序，其指标单位为 DMIPS/MHz。

1-10 计算机系统的层次结构，由硬件和软件两部分构成，功能细分为 7 层次。

硬件层：源码层 → 指令集架构层 → 操作系统 → 汇编语言 → 高级语言 → 应用程序
高又向层次化地实现了计算机硬件与软件之间的交流，将指令完全地逐级下传。

附录 2：看教材，我深有感触。大致从计算机系统结构的发展史说起，详细阐述了指令集从无到有的发展历程，再到计算机结构开始使用集成电路，达到控制存储→指令→用户实现字线通道。之后英特尔在指令集上精益求精，于是精简指令集计算机开始受到了广泛关注，更简单的指令集也不断地被推出，即汇编语言向高级语言的改变。这成为了 CISC 和 RISC 的阵营提供了条件。接下来就是摩尔定律与冯诺依曼定律的碰撞，在文章的最后，该研究人员对计算机系统结构的未来作出了充分展望，其中以云端智能终端（DT）而著称的方面，表达了对探索新事物在机房上掀起革命的向往。开源系统的帮助下，相信我们能够创造出一个崭新的社会。