

第4次 3-14：

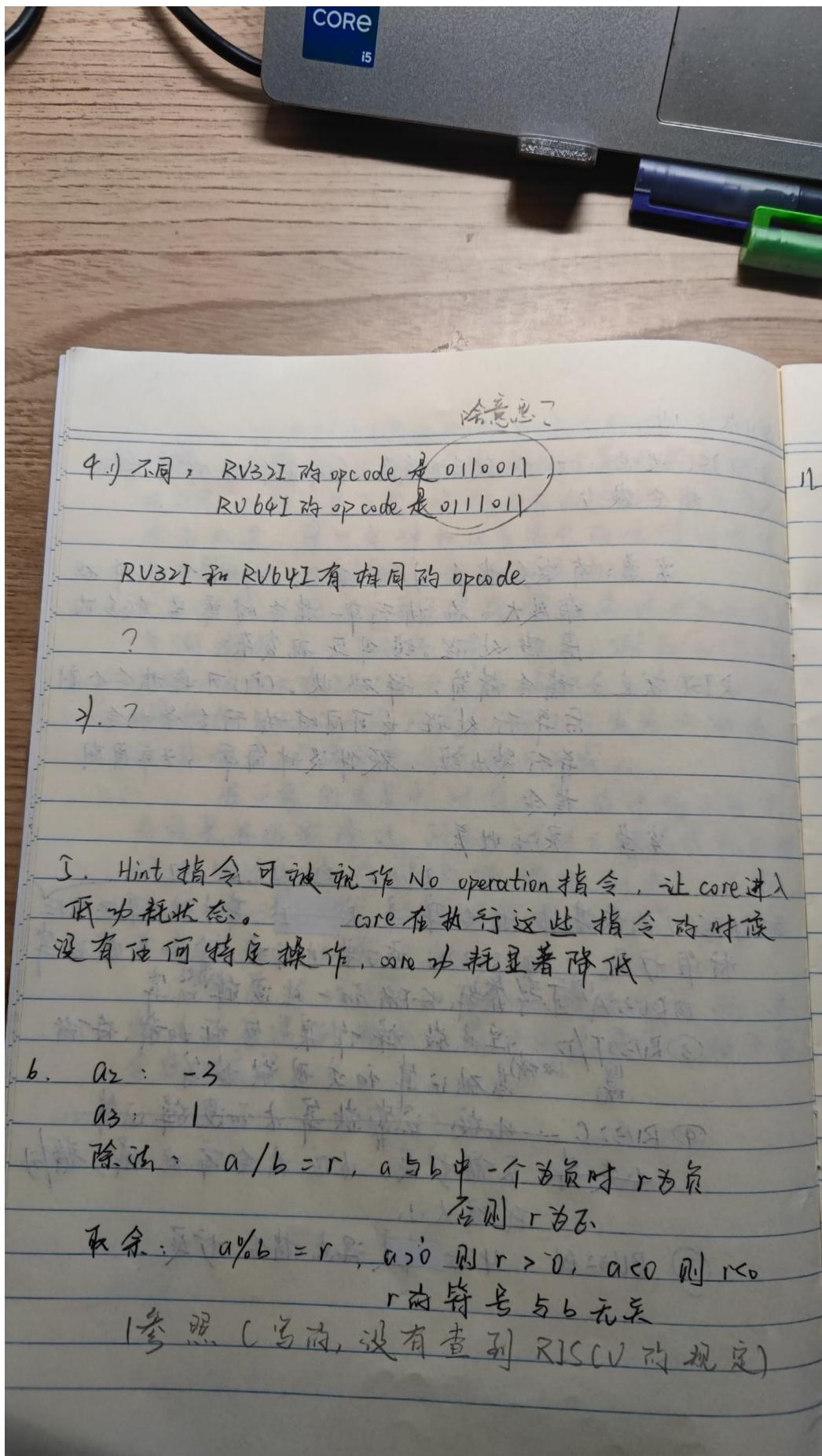
1. CISC 优点：指令种类多且复杂，完成单个操作需要的
指令数少

劣势：有较多指令利用率低；对指令的译码
难度大。在执行单一指令时需要较多的
后续处理。硬件实现复杂。

RISC 优点：指令精简，译码快。CPU可将指令分割
后并行处理，也可同时执行多条指令，
并行能力强，硬件设计简单；为单周期
指令

劣势：灵活性差

2. RISCU 的基本指令集是 RV32I，基本指令集还包括
标准扩展：① RV32M：主要进行乘、除和取模运算
② RV32A^(原子扩展)：进行加载、存储和一些逻辑运算
③ RV32F/D^(双精度)：浮点数操作集，包括加载、存储，
基础运算和类型转换等
④ RV32C：比较、立即数计算和逻辑运算。
分支等压缩扩展，减少指令编码，减少静态
代码大小
- ⑤ RV32X：4倍精度浮点指令扩展



11. 1). 偏移量寻址
2). 寄存器间接寻址
3). 立即数寻址
4). 寄存器直接寻址
5). 偏移量寻址