

T8

1) $2^{64}-1, x, -1, x$

不会抛出异常, 因为除0后, 结果为全1, 则
若为有符号数则为-1, 若无符号数则为 $2^{64}-1$, 且
余数就是被除数, 这增强了 RISC-V 的处理
特殊情况能力

2) $\sim x$: 非精确异常

UF: 下溢异常

UF: 上溢异常

DZ: 除0异常

UV: 无效操作数异常

不会

3) x86下, 除法指令执行时会检查除数是否为0, 若是会
触发除数错误异常并中断程序, ARM下, 在进行 UOIV 与
 SDIV 等操作时, 若除数为0, 会抛出除以0错误异常

T12 1) 最高特权等级 Ring(0)

2) Ring(0)

3) Ring(1) 或 Ring(2)

4) Ring(1) 或 Ring(2)

5) Ring(3)