

3月7日

为了符合摩尔定律和 Dennard

9. Dhrystone. CoreMark. FPMark Scaling. 架构师们先后使用 Dhrystone. Linpack. whetstone MOS. nMOS. CMOS 的技术. Dhrystone: 每秒运行 Dhrystone 又使用指令级并行 (ILP) 方法. 的次数. 用于处理器的整型 但这存在很多浪费. 多核时代是运算和逻辑运算性能的测量. 诞生. 技术方面的提升已至极 CoreMark: 包含 列表处理. 矩阵 ②现. 现在需要新的架构方法. 操作. 状态机. 和 CRC 用于测量 如 领域特定语言 (DSL).

CPU 的性能 领域特定语言 (DSL), 更另外.

现代电子计算机辅助设计 (ECA)

10. ISA. 微架构和硬件实现. 提高了抽象级别. 从而支持 软件级开发. 开源的生态主流也很大 有利于设计和开发维护.

附加题 2.

综上, 下个十年将会是计算机

文章首先提出了计算机 所属另一个微处理器时代. 体系结构的发展历程, 以及它对 作为大二微电的学生, 看完两位 计算机技术发展所产生的影响. 的文章也是受益匪浅, 激动人. 讲述了 RISC 的产生背景, 而在 意识到两年的学习虽然管中窥 移动设备普及, 物联网到来的今. 但也渐渐接触到这门学科的 天, 对晶格大小. 功率和成本和全貌.

性能方面所需的权衡. 增加了设 计时间和成本的重要性. 因此 x86

的出货量越来越低. 而 RISC 处理 器的芯片出货量飙升.

振阳

07140