

嵌入式作业 | < | > | 24/29 |

5/17

5.(1) 负表大小 4KB → 负内<sub>2</sub> 31 位.

∴ 负机负表位数  $64 - 12 = 52$  位.

至多 2<sup>52</sup> 负表项, 1 个负表项 8 位.

共  $2^{52} \times 2^3 = 2^{55}$

$\rightarrow 33554432 G$

(2)  $48 - 12 = 36$

$2^{36} \cdot 2^3 = 2^{39} = 512 G$

(3) 多级负表中一级强内存地址相对集中不连续.  
随着强内存使用情况大, 对应增加该进位负表项数.  
耗负表空间小.

6. 一组数据连续存放时, 相同高位下中间位<sub>2</sub> 不同, 使用高位索引易带来  
较多的缓存冲突. 而中立索引则不会那么少.

7. 便于 TLB 与缓存并行访问, 这样虚拟地址中 VPO 低阶位值能用于  
查找缓存.

8. (1)  $37\% \times 110 + 97\% \times 1 = 4.27$  (4)  $P + (1-P) \cdot 110 < 105$ .

(2)  $\frac{64 KB}{1 GB} = 0.00006104 \rightarrow 0$ .  $P + 110 - 110P < 105$   
 $109P > 5$   
 $P > 4.59\%$ .

(3) 空间局部性使得数据块越小其利用率越高.  
而时间局部性使得块过大更不利于命中率降低.  
上述二者的具体情况为空间局部性影响, 块过大使命中率降低.

9.

编 号	地址位数	缓存大小	块 大 小	相联表	组 数	索引位数	标签位数	偏移量
	KB	B						
1	32	4	64	2	32	5	21	6
2		4	64	8	8	3	23	6
3		4	64	全	1	0	26	6
4		16	64	1	256	8	18	6
5		16	128	2	64	6	19	7
6		64	64	4	256	8	18	6
7		64	64	16	64	6	20	6
8		64	128	16	32	5	20	7

10. (1)  $P_1 \cdot 100.22ns + (1-P_1) \cdot 0.22ns < P_2 \cdot 100.52ns + (1-P_2) \cdot 0.52ns$

$$100.22P_1 + 22 - 22P_1 < 100.52P_2 + 52 - 52P_2$$

$$100.00P_1 < 100.00P_2 + 30.$$

$$P_1 < P_2 + 0.003$$

(2)  $0.22ns + P_1 \cdot k \cdot 0.22ns < 0.52ns + P_2 \cdot k \cdot 0.52ns$

$$22 + 22kP_1 < 52 + 52kP_2$$

$$22kP_1 < 52kP_2 + 30$$

$$11kP_1 < 26kP_2 + 15$$

嵌入式作业 26/29

11. 16个块，块大小64B，块内偏移6位。

地址(2进制为) 100000000000001  
                   100000000000101  
                   100000000000001  
                   100000010001001  
                   1001100000101  
                   10111011100101  
                   111111100000101

直接 16个块 16个组，4位寻址，一组一个 5次替换  
 2路 16个块，8组，3位寻址，一组2个，3次  
 4路 16个块，4组，2位寻址，一组4个，3次  
8路，16个块 > 3组，1位寻址，18S，不会替换

12. int32\_t 大小4B，一个块有4个值

A: 16个块，块16B，2路相关

  8个组，块内偏移4位，寻址3位  
 000 0000 (0)  
 000 0100 (1)  
 000 1000  
 000 1100  
 001 0000  
 |  
 111 1100 (31)  
 000  
 |  
 111 (63)  
 (95)

实际1位寻址对4数据，即1块，同一索引行相对应

B: 16块，块16B 直接。

16组，3位寻址，块内偏移4位 -  
 00000 00000 (0)  
 00000 01000 (1)  
 00000 10000  
 00000 11000  
 00001 00000  
 |  
 11111 1100 (63)  
 00000  
 |  
 11111 1100 (63)  
 00000  
 |  
 11111 1100 (63)  
 00000  
 |  
 11111 1100 (63)

每组可对64块 (0~63, 64~95)

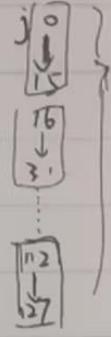
块大小  $\frac{16}{64} = \frac{1}{4}$

嵌入式作业 | 27/29

13. 两层循环对调即可  
 14. (1)  $4KB \div 32B = 128$  块

1块32B可存8个数据，共存1024/数据

表现共8192组数据，1024块  
 直接映射，寻址7位  
 优化后：缺半 $\frac{1}{8}$ ，共1024块

优化前：  
  
 8位寻址，约0000000~1111111，而只支持j16个，故全替换，全部块数8192块。

(2) 优化后：1024块(向111)  
 优化前：块数  $\frac{1024}{8192} \times 8192 = 1024$  块

(3) 优化后将引扩至能存下128个j  
 放高扩至  $\frac{8192}{8} \times 32B = 32KB$   
 优化后，无高扩K，仍为4KB

0000 111	1110 0 [0][6]
1111 111	1110 0 [15][6]

嵌入式作业 | | < 28/29 >

15. 缓存 32B，块大小 16B。  
 共 2 次。命中 1 次，未命中 1 次。

缓存

input:      output:

	input				output			
行 0	3	10	1	2	3	0	1	2
1	miss	hit	miss	hit	miss	miss	miss	hr
2	m	h	m	h	miss	miss	miss	m
3	m	h	m	h	miss	m	miss	m

嵌入式作业 < 29/29 >

16. (1) 512B, 2路, 块16B.  
 共32块, 16组  
 字引4位, 块内偏移4位. 地址 $\frac{1}{4}$ , 命令 $\frac{3}{4}$

input	00	0000	0000	[0][0]	
	0000	0100			12) 不能. 存在块交叉写入
	1000				随轴环推进字引发生变化.
	1100	> [0][0]			增加字块大小仅改变块, 不改字引该处还早
	00				
	00	1111	0000		13) 可以. 改块大小, 使得一个
	01	0000	1100	[0][63]	组、块中存储数据量变大,
	01	0000		[0][64]	组数、块数减小, 字引使用减少
	01	1111			减少, 使得部分原先字引发生变化的地方现在字引位不会改变
	10	0000	1102	[0][127]	避免冲突.
	11	0000		[0][63]	