

< 嵌入式作业 > 23/24 5/10

第四章

- 提高性价比，减少成本。越高级速度越快，单片机容量越小，以此达到容量、性价比、成本之间的最优点。
- 页过大会使存储空间占用过大，限制程序设计空间。
页过小导致程序碎片化严重，地址转换过程慢，影响性能。
- (1) V: PTE 是否有效，若V=0 则可被软件自由使用

R	{ page 是否可读
W	{ 可写
X	{ 可执行
U	用户模式可否访问

G: 全局映射

A:	{ 上次清除后，虚拟 page 已被 { 读取、写入或 fetched
P:	{ 写回
- (2) 不同进程间的共享资源会被随意修改，不同进逬不能相互通信，导致错误产生。
- (3) 表示此 PTE 指向下一级 page table
- (4)(1) 由于 R/W/X 分别控制的话该 region 处的读/写/执行权限
A: 地址匹配，与地址寄存器共同决定控制物理地址范围

