

均假定在实际的无限缓存情况下。

$$3. (1) T_{cycle} = t_{max} + 0.7ns = 2.1ns$$

$$(2) \eta_2 = \frac{T_{pipe}}{T_{cycle}} = \frac{7ns}{2.1ns} = \frac{10}{3}$$

(3) 而对于无限多的缓存级而言 $T_{cycle} \approx 0.1ns$

$$\eta_{max} = \frac{T_{pipe}}{T_{cycle}} = \frac{7ns}{0.1ns} = 70$$