

Warning, configure PB0 and PB1 as open drain output with external pullup

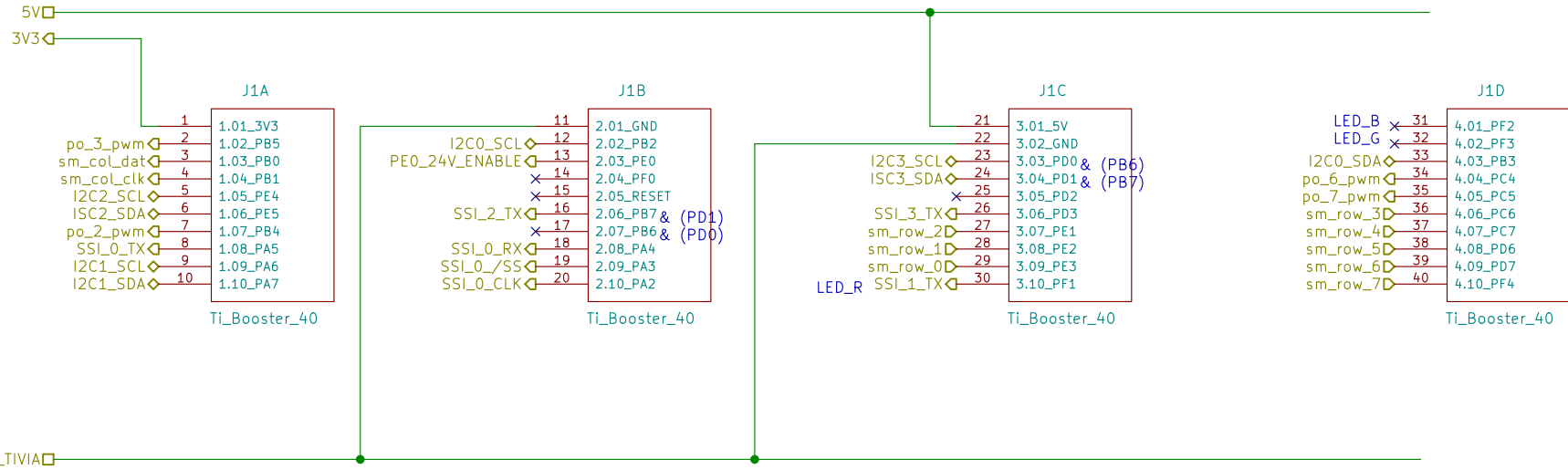


Table 2-3. J1 Connector⁽¹⁾

J1 Pin	GPIO	Analog Function GPIO AMSEL	On-board Function	Texas Instruments MCU Pin	GPIOCTL Register Setting												
					1	2	3	4	5	6	7	8	9	10	11	12	13
1.01	PB5	ANSEL1	5V	SSOPIN	—	—	—	—	—	—	—	—	—	—	—	—	—
1.02	PB0	USBDIO	40	USIN	—	—	—	—	—	—	—	—	—	—	—	—	—
1.03	PB1	USBDIO	40	USIN	—	—	—	—	—	—	—	—	—	—	—	—	—
1.04	PB1	USBDIO	40	USIN	—	—	—	—	—	—	—	—	—	—	—	—	—
1.05	PE4	ANSEL	58	USIN	—	—	—	—	—	—	—	—	—	—	—	—	—
1.06	PE5	ANSEL	60	USIN	—	—	—	—	—	—	—	—	—	—	—	—	—
1.07	PB4	ANSEL	58	SSOPIN	—	—	—	—	—	—	—	—	—	—	—	—	—
1.08	PA5	ANSEL	22	SSOPIN	—	—	—	—	—	—	—	—	—	—	—	—	—
1.09	PA6	—	23	—	—	—	—	—	—	—	—	—	—	—	—	—	—
1.10	PA7	—	24	—	—	—	—	—	—	—	—	—	—	—	—	—	—

⁽¹⁾ Shaded cells indicate configuration for compatibility with the MSP430 LaunchPad.

Table 2-5. J3 Connector⁽¹⁾

J3 Pin	GPIO	Analog Function GPIO AMSEL	On-board Function	Texas Instruments MCU Pin	GPIOCTL Register Setting												
					1	2	3	4	5	6	7	8	9	10	11	12	13
3.01	ANT	—	61	SSOPIN	—	—	—	—	—	—	—	—	—	—	—	—	—
3.02	PB6	—	59	SSOPIN	—	—	—	—	—	—	—	—	—	—	—	—	—
3.03	PB7	—	60	SSOPIN	—	—	—	—	—	—	—	—	—	—	—	—	—
3.04	PB7	—	60	SSOPIN	—	—	—	—	—	—	—	—	—	—	—	—	—
3.05	PC0	ANSEL	62	SSOPIN	—	—	—	—	—	—	—	—	—	—	—	—	—
3.06	PC1	ANSEL	62	SSOPIN	—	—	—	—	—	—	—	—	—	—	—	—	—
3.07	PC2	ANSEL	62	SSOPIN	—	—	—	—	—	—	—	—	—	—	—	—	—
3.08	PC3	ANSEL	62	SSOPIN	—	—	—	—	—	—	—	—	—	—	—	—	—
3.09	PC4	ANSEL	62	SSOPIN	—	—	—	—	—	—	—	—	—	—	—	—	—
3.10	PC5	ANSEL	62	SSOPIN	—	—	—	—	—	—	—	—	—	—	—	—	—

⁽¹⁾ Shaded cells indicate configuration for compatibility with the MSP430 LaunchPad.

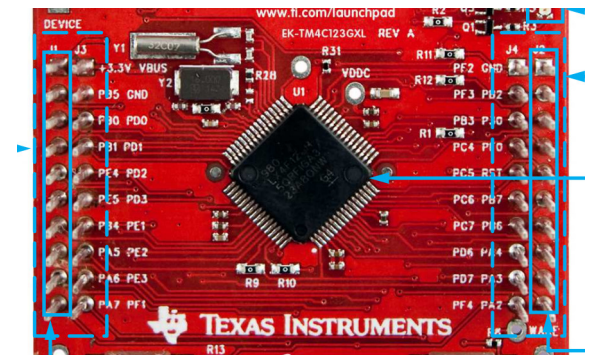
Table 2-4. J2 Connector⁽¹⁾

J2 Pin	GPIO	Analog Function GPIO AMSEL	On-board Function	Texas Instruments MCU Pin	GPIOCTL Register Setting												
					1	2	3	4	5	6	7	8	9	10	11	12	13
2.01	PB2	—	47	—	—	—	—	—	—	—	—	—	—	—	—	—	—
2.02	PB3	ANSEL	9	USIN	—	—	—	—	—	—	—	—	—	—	—	—	—
2.03	PB4	ANSEL	28	USIN	—	—	—	—	—	—	—	—	—	—	—	—	—
2.04	PB5	ANSEL	57	USIN	—	—	—	—	—	—	—	—	—	—	—	—	—
2.05	PB6	—	4	SSOPIN	—	—	—	—	—	—	—	—	—	—	—	—	—
2.06	PC1	ANSEL	62	SSOPIN	—	—	—	—	—	—	—	—	—	—	—	—	—
2.07	PC2	ANSEL	62	SSOPIN	—	—	—	—	—	—	—	—	—	—	—	—	—
2.08	PC3	ANSEL	62	SSOPIN	—	—	—	—	—	—	—	—	—	—	—	—	—
2.09	PC4	ANSEL	62	SSOPIN	—	—	—	—	—	—	—	—	—	—	—	—	—
2.10	PC5	ANSEL	62	SSOPIN	—	—	—	—	—	—	—	—	—	—	—	—	—

⁽¹⁾ Shaded cells indicate configuration for compatibility with the MSP430 LaunchPad.

Table 2-6. J4 Connector

J4 Pin	GPIO	Analog Function GPIO AMSEL	On-board Function	Texas Instruments MCU Pin	GPIOCTL Register Setting												
					1	2	3	4	5	6	7	8	9	10	11	12	13
4.01	PFI2	—	Blue LED (R13)	30	SSOPIN	—	—	—	—	—	—	—	—	—	—	—	—
4.02	PFI3	—	Green LED (R13)	31	SSOPIN	—	—	—	—	—	—	—	—	—	—	—	—
4.03	PFI4	—	—	32	SSOPIN	—	—	—	—	—	—	—	—	—	—	—	—
4.04	PC6	ANSEL	18	USIN	—	—	—	—	—	—	—	—	—	—	—	—	—
4.05	PC7	ANSEL	19	USIN	—	—	—	—	—	—	—	—	—	—	—	—	—
4.06	PC8	ANSEL	20	USIN	—	—	—	—	—	—	—	—	—	—	—	—	—
4.07	PC9	ANSEL	21	USIN	—	—	—	—	—	—	—	—	—	—	—	—	—
4.08	PC10	ANSEL	22	USIN	—	—	—	—	—	—	—	—	—	—	—	—	—
4.09	PC11	ANSEL	23	USIN	—	—	—	—	—	—	—	—	—	—	—	—	—
4.10	PC12	ANSEL	24	USIN	—	—	—	—	—	—	—	—	—	—	—	—	—



* Remove R10 on the launchpad evaluation board to avoid 2 GPIO pins connected in parallel on 2.06 and 3.04

Sheet: /TiviaBoard/
File: tiviasBoard.sch

Title:

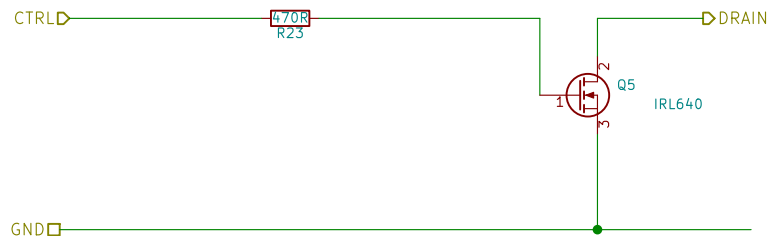
Size: A4

Date:

KiCad E.D.A. eeschema 4.0.2+e4-622538ubuntu16.04.1-stable

Rev:

Id: 2/14



Sheet: /powerChannel4/
File: powerChannel.sch

Title:

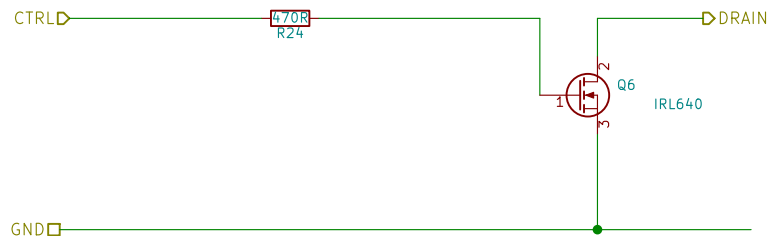
Size: A4

Date:

Rev:

KiCad E.D.A. eeschema 4.0.2+e4-622538ubuntu16.04.1-stable

Id: 3/14



Sheet: /powerChannel5/
File: powerChannel.sch

Title:

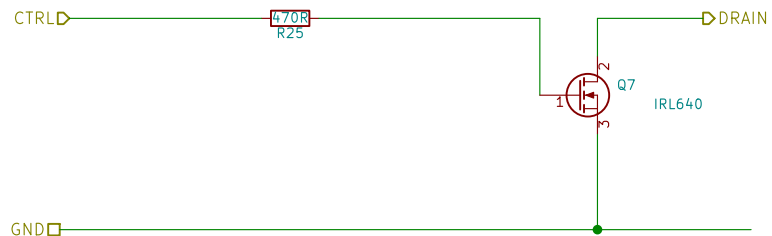
Size: A4

Date:

KiCad E.D.A. eeschema 4.0.2+e4-622538ubuntu16.04.1-stable

Rev:

Id: 4/14



Sheet: /powerChannel6/
File: powerChannel.sch

Title:

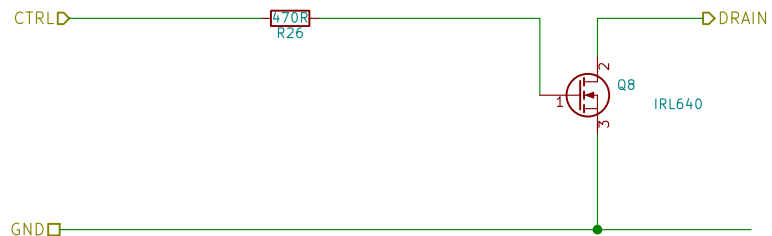
Size: A4

Date:

Rev:

KiCad E.D.A. eeschema 4.0.2+e4-622538ubuntu16.04.1-stable

Id: 5/14

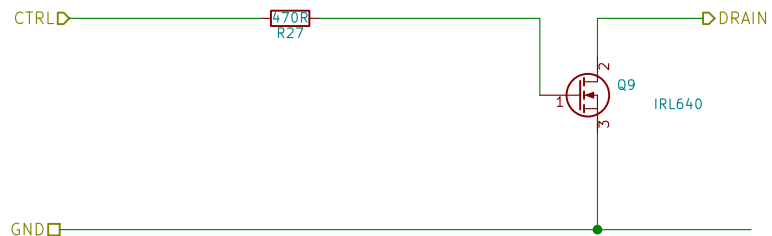


Sheet: /powerChannel7/
File: powerChannel.sch

Title:

Size: A4	Date:
KiCad E.D.A. eeschema 4.0.2+e4-622538ubuntu16.04.1-stable	

Rev:
Id: 6/14

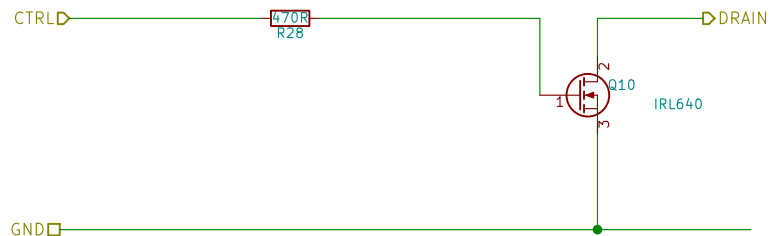


Sheet: /powerChannel8/
File: powerChannel.sch

Title:

Size: A4 Date: KiCad E.D.A. eeschema 4.0.2+e4-622538ubuntu16.04.1-stable

Rev:
Id: 7/14

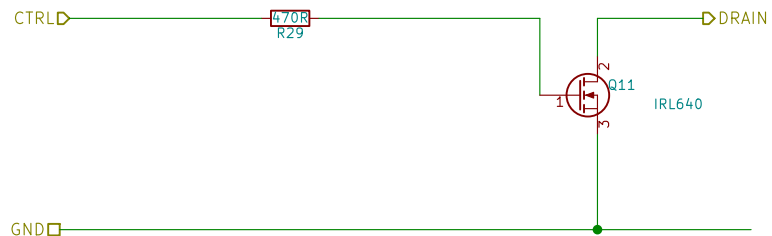


Sheet: /powerChannel9/
File: powerChannel.sch

Title:

Size: A4 Date: KiCad E.D.A. eeschema 4.0.2+e4-622538ubuntu16.04.1-stable

Rev:
Id: 8/14

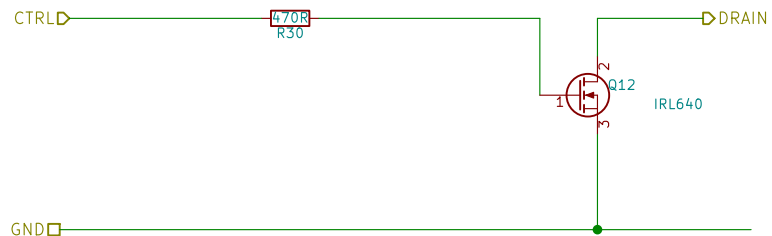


Sheet: /powerChannel10/
File: powerChannel.sch

Title:

Size: A4 Date: KiCad E.D.A. eeschema 4.0.2+e4-622538ubuntu16.04.1-stable

Rev:
Id: 9/14

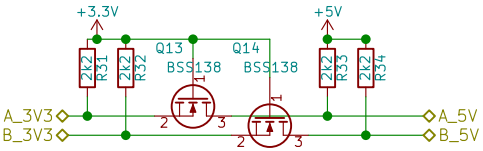


Sheet: /powerChannel11/
File: powerChannel.sch

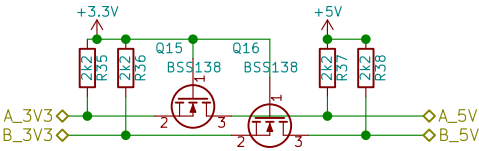
Title:

Size: A4	Date:
KiCad E.D.A. eeschema 4.0.2+e4-622538ubuntu16.04.1-stable	

Rev:
Id: 10/14



Sheet: /I2C_LEVEL_SHIFT0/ File: I2C_LEVEL_SHIFT.sch		
Title:		
Size: A4	Date:	Rev:
KiCad E.D.A. eeschema 4.0.2+e4-622538ubuntu16.04.1-stable		Id: 11/14

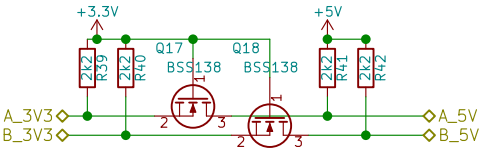


Sheet: /I2C_LEVEL_SHIFT1/
File: I2C_LEVEL_SHIFT.sch

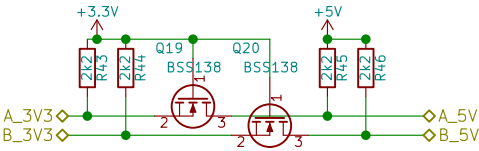
Title:

Size: A4 Date: KiCad E.D.A. eeschema 4.0.2+e4-622538ubuntu16.04.1-stable

Rev:
Id: 12/14



Sheet: /I2C_LEVEL_SHIFT2/ File: I2C_LEVEL_SHIFT.sch		
Title:		
Size: A4	Date:	Rev:
KiCad E.D.A. eeschema 4.0.2+e4-622538ubuntu16.04.1-stable		Id: 13/14



Sheet: /I2C_LEVEL_SHIFT3/ File: I2C_LEVEL_SHIFT.sch		
Title:		
Size: A4	Date:	Rev:
KiCad E.D.A. eeschema 4.0.2+e4-622538ubuntu16.04.1-stable		Id: 14/14