

Warning, configure PB0 and PB1 as open drain output with external pullup

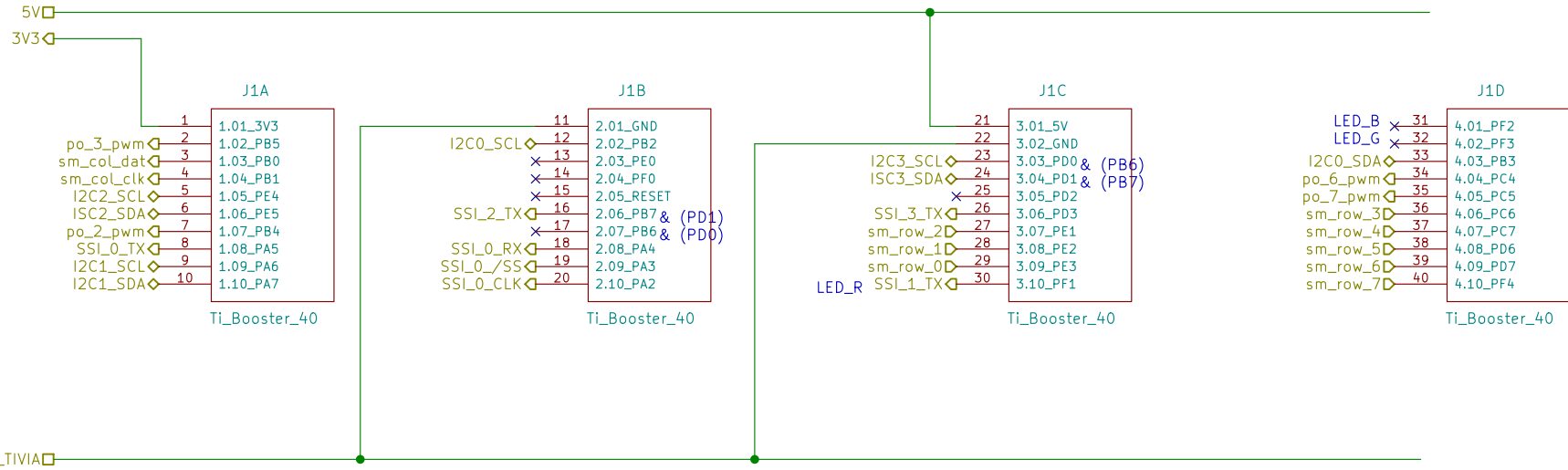


Table 2-3. J1 Connector⁽¹⁾

J1 Pin	GPIO	Analog Function GPIO AMSEL	On-board Function	Texas C Series MCU Pin	GPIOCTL Register Setting														
					1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
					3.3 V														
1.01	PB5	AREF1	--	57	--	SSIFM	--	MSPWM3	--	WTCCPL	CANETX	--	--	--	--	--	--	--	--
1.02	PB0	USBDIO	--	40	UTXN	--	--	--	--	T0CPS	--	--	--	--	--	--	--	--	--
1.03	PB1	USBDIOBUS	--	46	UTXN	--	--	--	--	T0CPS	--	--	--	--	--	--	--	--	--
1.04	PB1	AREF	--	58	UTXN	--	IC2SCL	MSPWM0	MSPWM2	--	CANRX	--	--	--	--	--	--	--	--
1.05	PE4	AREF	--	60	UTXN	--	IC2SCL	MSPWM0	MSPWM3	--	CANRX	--	--	--	--	--	--	--	--
1.06	PE5	AREF	--	58	--	SSIFM	--	MSPWM2	--	T0CPS	CANRX	--	--	--	--	--	--	--	--
1.07	PB4	AREF2	--	58	--	SSIFM	--	MSPWM2	--	T0CPS	CANRX	--	--	--	--	--	--	--	--
1.08	PA5	--	--	27	--	SSIFM	--	--	--	--	--	--	--	--	--	--	--	--	--
1.09	PA6	--	--	23	--	IC2SCL	--	MSPWM3	--	--	--	--	--	--	--	--	--	--	--
1.10	PA7	--	--	24	--	IC2SCL	--	MSPWM3	--	--	--	--	--	--	--	--	--	--	--

⁽¹⁾ Shaded cells indicate configuration for compatibility with the MSP430 LaunchPad.

Table 2-5. J3 Connector⁽¹⁾

J3 Pin	GPIO	Analog Function GPIO AMSEL	On-board Function	Texas C Series MCU Pin	GPIOCTL Register Setting															
					1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	
3.01	5.0 V																			
	GND																			
3.02	POD	ANT	--	61	SSIFM	SSIFM	IC2SCL	MSPWM	MSPWM	--	WTCCPL	--	--	--	--	--	--	--	--	
	PB6	--	Connected to MSP-CON Converter 1 (PB)	--	--	SSIFM	--	--	--	--	T0CPS	--	--	--	--	--	--	--	--	
3.03	PC1	AREF	--	62	SSIFM	SSIFM	IC2SCL	MSPWM	MSPWM	--	WTCCPL	--	--	--	--	--	--	--	--	
	PB7	--	Connected to MSP-CON Converter 1 (PB)	--	--	SSIFM	--	--	--	--	T0CPS	--	--	--	--	--	--	--	--	
3.05	PC0	AREF	--	63	SSIFM	SSIFM	--	--	--	--	WTCCPL	USBDIO	--	--	--	--	--	--	--	
3.06	PC0	AREF	--	64	SSIFM	SSIFM	--	--	--	--	WTCCPL	USBDIO	--	--	--	--	--	--	--	
3.07	PE1	AREF	--	6	UTXN	--	--	--	--	--	--	--	--	--	--	--	--	--	--	
3.08	PE2	AREF	--	7	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	
3.09	PE3	AREF	--	6	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	
3.10	PF1	--	--	25	UTXN	SSIFM	--	--	MSPWM	--	T0CPS	--	CAN	TRIS	--	--	--	--	--	

⁽¹⁾ Shaded cells indicate configuration for compatibility with the MSP430 LaunchPad.

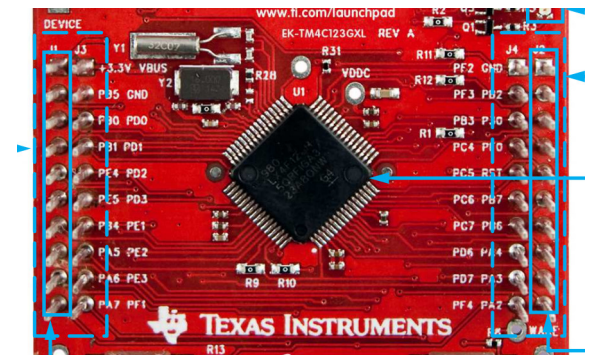
Table 2-4. J2 Connector⁽¹⁾

J2 Pin	GPIO	Analog Function GPIO AMSEL	On-board Function	Texas C Series MCU Pin	GPIOCTL Register Setting														
					1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
2.01					GND														
2.02	PB2	--	--	47	--	IC2SCL	--	--	--	--	T0CPS	--	--	--	--	--	--	--	--
2.03	PE0	AREF	--	9	UTXN	--	--	--	--	--	--	--	--	--	--	--	--	--	--
2.04	PE0	AREF	--	9	UTXN	--	--	--	--	--	--	--	--	--	--	--	--	--	--
2.05	PB7	--	USB (RST)	4	--	SSIFM	--	MSPWM	--	WTCCPL	--	--	--	--	--	--	--	--	--
2.06	PC1	AREF	Connected to the MCU's COM1	62	SSIFM	SSIFM	IC2SCL	MSPWM	MSPWM	--	WTCCPL	--	--	--	--	--	--	--	--
2.07	PB0	AREF	Connected to the MCU's COM1	40	SSIFM	SSIFM	IC2SCL	MSPWM	MSPWM	--	WTCCPL	--	--	--	--	--	--	--	--
2.08	PA4	--	21	--	SSIFM	--	--	--	--	--	--	--	--	--	--	--	--	--	--
2.09	PA5	--	20	--	SSIFM	--	--	--	--	--	--	--	--	--	--	--	--	--	--
2.10	PA2	--	19	--	SSIFM	--	--	--	--	--	--	--	--	--	--	--	--	--	--

⁽¹⁾ Shaded cells indicate configuration for compatibility with the MSP430 LaunchPad.

Table 2-6. J4 Connector

J4 Pin	GPIO	Analog Function GPIO AMSEL	On-board Function	Texas C Series MCU Pin	GPIOCTL Register Setting														
					1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
4.01	PE2	--	--	30	--	SSIFM	--	MSPWM	--	WTCCPL	--	--	--	--	--	--	--	--	--
4.02	PE3	--	--	31	--	SSIFM	CANETX	--	MSPWM	--	WTCCPL	--	--	--	--	--	--	--	--
4.03	PE3	--	--	31	--	SSIFM	CANETX	--	MSPWM	--	WTCCPL	--	--	--	--	--	--	--	--
4.04	PC4	AREF	--	18	UTXN	UTXN	--	MSPWM	--	WTCCPL	USBDIO	--	--	--	--	--	--	--	--
4.05	PC4	AREF	--	18	UTXN	UTXN	--	MSPWM	--	WTCCPL	USBDIO	--	--	--	--	--	--	--	--
4.06	PC4	AREF	--	18	UTXN	UTXN	--	MSPWM	--	WTCCPL	USBDIO	--	--	--	--	--	--	--	--
4.07	PC7	AREF	--	13	UTXN	--	--	--	--	WTCCPL	USBDIO	--	--	--	--	--	--	--	--
4.08	PC8	AREF	--	10	UTXN	--	--	--	--	WTCCPL	USBDIO	--	--	--	--	--	--	--	--
4.09	PC7	AREF	--	13	UTXN	--	--	--	--	WTCCPL	USBDIO	--	--	--	--	--	--	--	--
4.10	PC8	AREF	--	10	UTXN	--	--	--	--	WTCCPL	USBDIO	--	--	--	--	--	--	--	--



* Remove R10 on the launchpad evaluation board to avoid 2 GPIO pins connected in parallel on 2.06 and 3.04

Sheet: /TiviaBoard/
File: tiviaBoard.sch

Title:

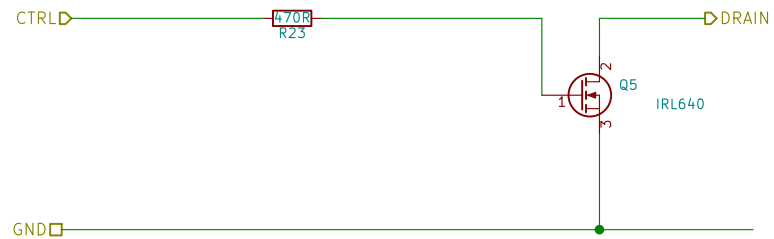
Size: A4

Date:

KiCad E.D.A. eeschema 4.0.2-4+622538ubuntu14.04.1-stable

Rev:

Id: 2/14



Sheet: /powerChannel4/
File: powerChannel.sch

Title:

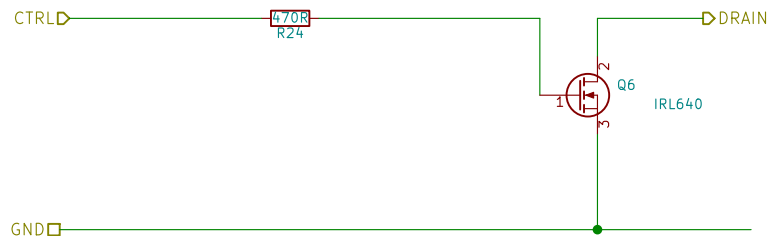
Size: A4

Date:

Rev:

KiCad E.D.A. eeschema 4.0.2-4+622538ubuntu14.04.1-stable

Id: 3/14



Sheet: /powerChannel5/
File: powerChannel.sch

Title:

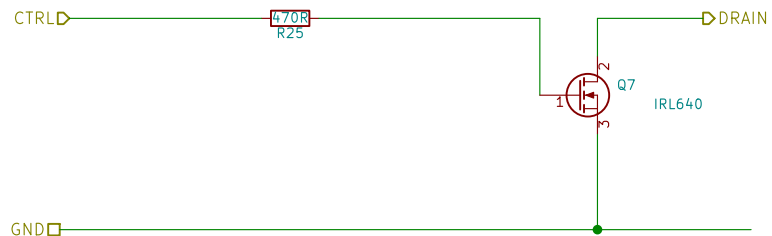
Size: A4

Date:

Rev:

KiCad E.D.A. eeschema 4.0.2-4+622538ubuntu14.04.1-stable

Id: 4/14



Sheet: /powerChannel6/
File: powerChannel.sch

Title:

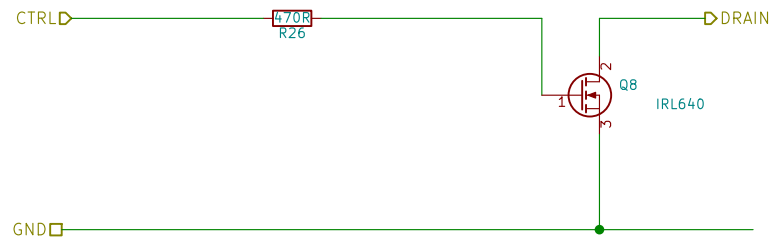
Size: A4

Date:

Rev:

KiCad E.D.A. eeschema 4.0.2-4+622538ubuntu14.04.1-stable

Id: 5/14



Sheet: /powerChannel7/
File: powerChannel.sch

Title:

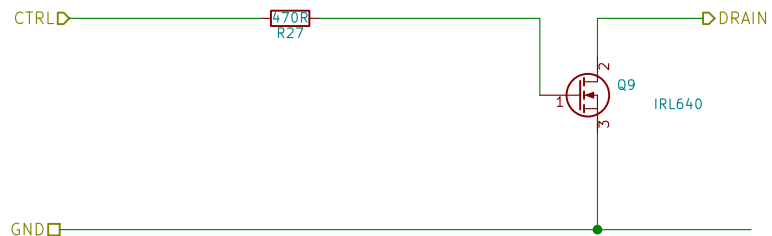
Size: A4

Date:

Rev:

KiCad E.D.A. eeschema 4.0.2-4+622538ubuntu14.04.1-stable

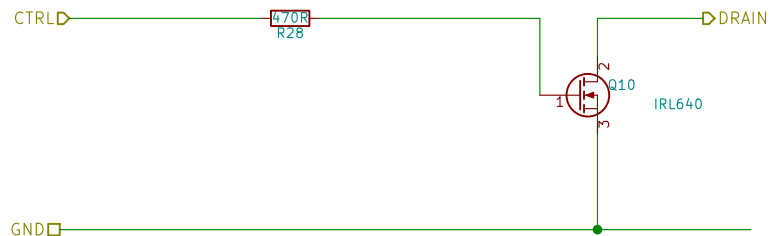
Id: 6/14



Sheet: /powerChannel8/
File: powerChannel.sch

Title:

Size: A4	Date:	Rev:
KiCad E.D.A.	eeschema 4.0.2-4+622538ubuntu14.04.1-stable	Id: 7/14



Sheet: /powerChannel9/
File: powerChannel.sch

Title:

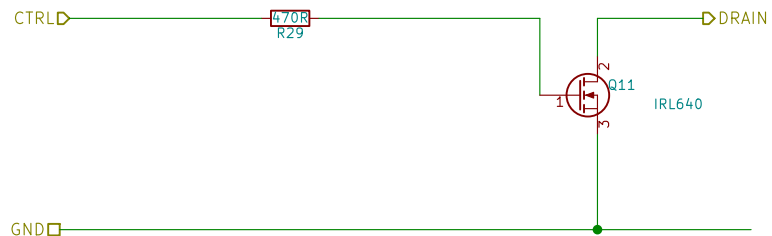
Size: A4

Date:

Rev:

KiCad E.D.A. eeschema 4.0.2-4+622538ubuntu14.04.1-stable

Id: 8/14



Sheet: /powerChannel10/
File: powerChannel.sch

Title:

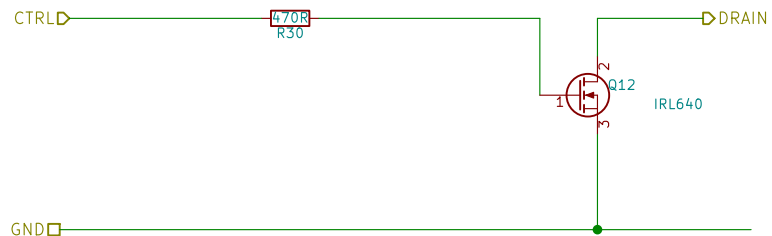
Size: A4

Date:

Rev:

KiCad E.D.A. eeschema 4.0.2-4+622538ubuntu14.04.1-stable

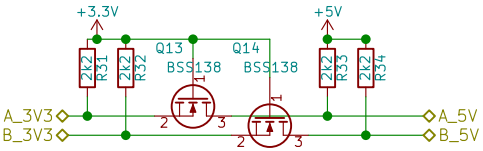
Id: 9/14



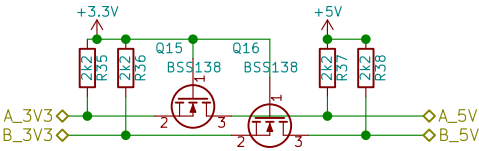
Sheet: /powerChannel11/
File: powerChannel.sch

Title:

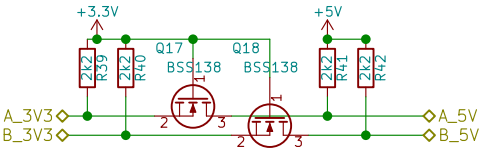
Size: A4	Date:	Rev:
KiCad E.D.A.	eeschema 4.0.2-4+622538ubuntu14.04.1-stable	Id: 10/14



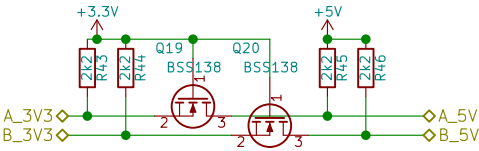
Sheet: /I2C_LEVEL_SHIFT0/ File: I2C_LEVEL_SHIFT.sch		
Title:		
Size: A4	Date:	Rev:
KiCad E.D.A. eeschema 4.0.2-4+622538ubuntu14.04.1-stable		Id: 11/14



Sheet: /I2C_LEVEL_SHIFT1/ File: I2C_LEVEL_SHIFT.sch		
Title:		
Size: A4	Date:	Rev:
KiCad E.D.A. eeschema 4.0.2-4+622538ubuntu14.04.1-stable		Id: 12/14



Sheet: /I2C_LEVEL_SHIFT2/ File: I2C_LEVEL_SHIFT.sch		
Title:		
Size: A4	Date:	Rev:
KiCad E.D.A. eeschema 4.0.2-4+622538ubuntu14.04.1-stable		Id: 13/14



Sheet: /I2C_LEVEL_SHIFT3/ File: I2C_LEVEL_SHIFT.sch		
Title:		
Size: A4	Date:	Rev:
KiCad E.D.A. eeschema 4.0.2-4+622538ubuntu14.04.1-stable		Id: 14/14