Escola Politécnica da USP

Departamento de Engenharia de Computação e Sistemas Digitais

PCS2021 Laboratório Digital II

Turma 1 – Prof. Edson Midorikawa

Experiência 3

UART

Felipe Hamamoto Toyoda

Mi Che Li Lee

grupo 5 – bancada A-2

Data: 16/09/2013

## objetivos

O objetivo desta experiência é projetar e implementar circuitos digitais para comunicação de dados serial (transmissão de dados) com um terminal de dados, utilizando a norma EIA-RS-232C e o código ASCII (American Standard Code Information Interchange).

A parte prática consiste no projeto e na implementação de um circuito digital que troca (envia e recebe) dados (caracteres em código ASCII) de um terminal serial usando uma placa de desenvolvimento FPGA.

## projeto

## Atividades experimentais

## conclusões