

-컴퓨터 구조 HW1-

201901208 컴퓨터공학부 김현동

1	la a1, Double
2	la a1, decrement
3	addi sp, sp, -16 sw ra, 0(sp) sw s0, 4(sp) sw s1, 8(sp) sw a0, 12(sp)
4	lw a0, 0(s0)
5	jalr s1
6	sw a0, 0(s0)
7	lw a0, 4(s0)
8	add a1, s1, x0
9	jal map
10	lw a0, 12(sp) lw s1, 8(sp) lw s0, 4(sp) lw ra, 0(sp)

	<code>addi sp, sp, 16</code>
11	<code>add t0, a0, a0</code> <code>add a0, t0, x0</code>