

Tahun Ajaran 2020 - 2025

No. Dok.	:	01
Tgl. Terbit	:	02/18/2017
No. Revisi	:	01
Hal	:	1/8

MATA KULIAH		KODE DOSEN PENGAMPU B		BOBOT (SKS)	SEMESTER	TANGGAL PENYUSUNAN
Rangkaian Elektronika II		TE 201414	Andhika Giyantara, S.T., M.T. KharisSugiarto. S.ST., M.T. Mifta Nur Farid, S.T., M.T.	3 SKS	4	15 Februari 2021
OTORISASI		KOORDINATOR MK		KOORDINATOR	PROGRAM STU	IDI
		Mudeng, Vicky Vendy Hengki, S.T., M.Sc.		Barokatun Hasanah, S.T., M.T.		
CAPAIAN CAPAIAN PEMBELAIARAN LIILUSAN (CPL) YANG DITITIPKAN PADA MATA KULIAH						

# PEMBELAJARAN (CP)

#### CAPAIAN PEMBELAJARAN LULUSAN (CPL) YANG DITITIPKAN PADA MATA KULIAH

- Sikap
  - 1.1. Menginternalisasi nilai, norma, dan etika akademik (S.8);
  - 1.2. Menunjukkan sikap bertanggungjawab atas pekerjaan di bidang keahliannya secara mandiri (S.9);
- 2. Keterampilan Umum
  - 2.1. Mampu menerapkan pemikiran logis, kritis, sistematis, dan inovatif dalam konteks pengembangan atau implementasi ilmu pengetahuan dan teknologi yang memperhatikan dan menerapkan nilai humaniora yang sesuai dengan bidang keahliannya (KU.1);
  - 2.2. Mampu menunjukkan kinerja mandiri, bermutu, dan terukur (KU.2);
- 3. Pengetahuan
  - 3.1. Menguasai pengetahuan inti bidang teknik elektro termasuk rangkaian elektrik, sistem dan sinyal, sistem digital, elektromagnetik, dan elektronika (P.2);
  - 3.2. Menguasai konsep dasar sistem tenaga, sistem pengaturan, elektronika, telekomunikasi dan sistem komputer (P.3);
  - 3.3. Menguasai dasar teknik komputasi dan teknologi informasi dalam bidang sistem tenaga, sistem pengaturan, elektronika, telekomunikasi, dan sistem komputer **(P.4)**;
- 4. Keterampilan Khusus
  - 4.1. Kemampuan mendesain sistem untuk memberikan solusi teknik dalam bidang sistem tenaga, sistem pengaturan, elektronika, telekomunikasi dan sistem komputer dengan mempertimbangkan standar teknis, kesehatan dan keselamatan kerja, kemudahan penerapan, dan aplikasi keberlanjutan (KK.2);
  - 4.2. Kemampuan memanfaatkan perangkat analisis berbasis teknologi informasi dan komputasi yang sesuai untuk aktivitas teknik pada



Tahun Ajaran 2020 - 2025

No. Dok.	:	01
Tgl. Terbit	:	02/18/2017
No. Revisi	:	01
Hal	:	2/8

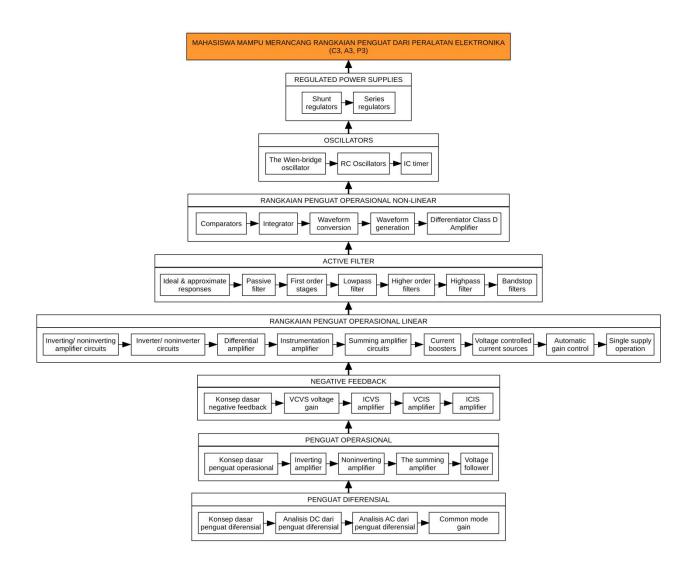
	bidang sistem tenaga, sistem pengaturan, elektronika, telekomunikasi dan sistem komputer (KK.4);
	CAPAIAN PEMBELAJARAN MATA KULIAH (CPMK)
	Mahasiswa mampu merancang rangkaian penguat dari peralatan elektronika
DESKRIPSI SINGKAT MK	Mata kuliah lanjutan Rangkaian Elektronika I adalah <i>advance electronics</i> yang menggunakan rangkaian penguat operasional sebagai rangkaian pengondisi sinyal. Kemampuan merancang sistem instrumentasi elektronika menggunakan penguat operasional yang baik sangat menentukan kualitas sistem yang dirancang. Oleh karena itu, mata kuliah ini bertujuan agar mahasiswa mampu merancang rangkaian penguat dari peralatan elektronika yang meliputi <i>discrete-device amplifier concepts, design and operation</i> , penguat operasional ideal, penguat operasional differensial, dan perancangan rangkaian pengondisi sinyal. Kegiatan pembelajaran terdiri atas perkuliahan mengenai teori rangkaian penguat operasional dan tugas besar desain rangkaian pengondisi sinyal dari besaran fisik ke besaran listrik sampai pada tampilan ( <i>display</i> ) agar dapat dimengerti oleh manusia.
BAHAN KAJIAN	<ol> <li>Discrete-Device Amplifier Concepts, Design and Operation</li> <li>Penguat operasional ideal</li> <li>Penguat operasional differensial</li> <li>Perancangan rangkaian pengondisi sinyal</li> </ol>
PUSTAKA	UTAMA
	<ol> <li>Boylestad, R. L. &amp; Nashelsky, L. (2012). Electronic Devices and Circuit Theory. New Jersey: Prentice Hall, Inc.</li> <li>Malvino, A. P. (1979). Electronic Principles 2nd Edition. USA: McGraw-Hill.</li> </ol>
	PENDUKUNG
MEDIA	1. Bahan Tayang;
PEMBELAJARAN	2. Buku Referensi
MATA KULIAH PRASYARAT	1. TE201410 - Rangkaian Elektronika I



Tahun Ajaran 2020 - 2025

No. Dok.	:	01
Tgl. Terbit	:	02/18/2017
No. Revisi	:	01
Hal	:	3/8

#### **PETA KONSEP**

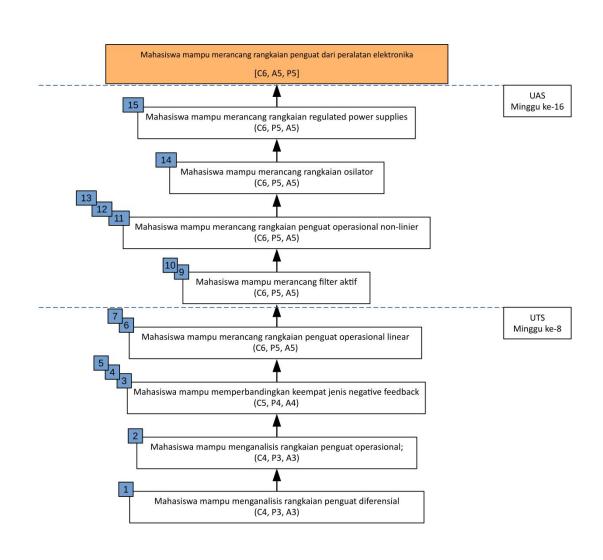




Tahun Ajaran 2020 - 2025

No. Dok.	:	01
Tgl. Terbit	:	02/18/2017
No. Revisi	:	01
Hal	:	4/8

#### PETA KOMPETENSI





Tahun Ajaran 2020 - 2025

No. Dok.	:	01
Tgl. Terbit	:	02/18/2017
No. Revisi	:	01
Hal	:	5/8

### **RENCANA PEMBELAJARAN SEMESTER**

Minggu	Sub-CPMK	Bahan Kajian	Bentuk/ Aktivitas Penilaian		Durasi	Pustaka							
ke-	(Kemampuan akhir yg direncanakan)		Metode Pembelajaran	Belajar	Kriteria	Indikator	Bobot	(menit)					
(1)	(2)	(4)	(5)	(6)	(7)	(8)	(9)	(10)	(11)				
1	Mahasiswa mampu menganalisis rangkaian penguat diferensial (C4, P3, A3)	<ol> <li>Konsep dasar penguat diferensial;</li> <li>Analisis DC dari penguat diferensial;</li> <li>Analisis AC dari penguat diferensial;</li> <li>Common-mode gain;</li> </ol>	Kuliah/ Diskusi	Pre-test	Ketepatan dalam menjawab	Menganalisis rangkaian penguat diferensial	7.5%	150	[1] [2]				
2	Mahasiswa mampu menganalisis rangkaian penguat operasional; (C4, P3, A3)	<ol> <li>Konsep dasar penguat operasional;</li> <li>Inverting amplifier;</li> <li>Noninverting amplifier;</li> <li>The Summing Amplifier;</li> <li>Voltage Follower.</li> </ol>	Kuliah/ Diskusi	Tugas	Ketepatan dalam menjawab	Menganalisis rangkaian penguat operasional	7.5%	150	[1] [2]				
3	Mahasiswa mampu memperbandingkan keempat jenis	<ol> <li>Konsep dasar negative feedback;</li> <li>VCVS voltage gain;</li> <li>ICVS amplifier;</li> </ol>		Kulioh / Diekusi	Kuliah/ Diskusi	Kuliah / Diekuei	Kuliah / Dickuci	Tugas	Ketepatan dalam	Memperbandingkan jenis-jenis negative	10%	150	[1][2]
4	negative feedback (C5, P4, A4)	Kuis 1	Kullarij Diskusi	Kuis 1	menjawab	feedback	10/6	150	[1][2]				
5	(CJ, F4, A4)	<ul><li>4. VCIS amplifier;</li><li>5. ICIS amplifier.</li></ul>		Tugas				150					
6	Mahasiswa mampu merancang	Inverting/noninverting-     Amplifier Circuits			Ketepatan	Merancang		150					
7	rangkaian penguat operasional linear	Inverter/Noninverter     Circuits	Kuliah/ Diskusi	Tugas	dalam menjawab	rangkaian penguat operasional linier	15%	150	[1] [2]				



Tahun Ajaran 2020 - 2025

No. Dok.	:	01
Tgl. Terbit	:	02/18/2017
No. Revisi	:	01
Hal	:	6/8

	(C6, P5, A5)	<ol> <li>Differential Amplifiers</li> <li>Instrumentation         Amplifiers</li> <li>Summing Amplifier         Circuits</li> <li>Current Boosters</li> <li>Voltage-Controlled         Current Sources</li> <li>Automatic Gain         Control</li> <li>Single-Supply         Operation</li> </ol>							
8			UJIAN	TENGAH SEMEST	ER (UAS)				
9	Makasiawa mama	<ol> <li>Ideal Responses</li> <li>Approximate         Responses</li> <li>Passive Filters</li> <li>First-Order Stages</li> <li>VCVS Unity-Gain         Second-Order Low-     </li> </ol>						150	
10	Mahasiswa mampu merancang filter aktif (C6, P5, A5)	Pass Filters 6. Higher-Order Filters 7. VCVS Equal- Component 8. Low-Pass Filters 9. VCVS High-Pass Filters 10. MFB Bandpass Filters 11. Bandstop Filters 12. The All-Pass Filter 13. Biquadratic and State- Variable Filters	Kuliah/ Diskusi	Tugas	Ketepatan dalam menjawab	Merancang filter aktif	15%	150	[1] [2]



### Tahun Ajaran 2020 - 2025

 No. Dok.
 : 01

 Tgl. Terbit
 : 02/18/2017

 No. Revisi
 : 01

 Hal
 : 7/8

11	Mahasiswa mampu merancang	1. 2. 3.	Comparators; The Integrator; Waveform Conversion;		Tugas		Merancang		150	
12	rangkaian penguat operasional non-		Kuis 2	Kuliah/ Diskusi	si Kuis 2 dalam	Ketepatan dalam menjawab	rangkaian penguat	15%	150	[1] [2]
13	linier (C6, P5, A5)	4. 5.	Waveform Generation; The Differentiator; Class-D Amplifier.		Tugas				150	
14	Mahasiswa mampu merancang rangkaian osilator (C6, P5, A5)	1. 2. 3.	The Wien-Bridge Oscillator; RC Oscillators; IC timer;	Kuliah/ Diskusi	Tugas	Ketepatan dalam menjawab	Merancang rangkaian osilator	15%	150	[1] [2]
15	Mahasiswa mampu merancang rangkaian regulated power supplies (C6, P5, A5)	1. 2.	Shunt regulators; Series regulators;	Kuliah/ Diskusi	Tugas	Ketepatan dalam menjawab	Merancang rangkaian regulated power supplies	15%	150	[1] [2]
16	6 UJIAN AKHIR SEMESTER (UAS)									

#### **KOMPOSISI NILAI EVALUASI**

1. Tugas 10%

2. Kuis 20%

3. UTS 35%

4. UAS 35%

### KONTRAK KULIAH

- KETERLAMBATAN kehadiran dalam kelas LEBIH DARI 15 MENIT setelah jam masuk kelas akan diberikan sanksi TIDAK DIIJINKAN MENGIKUTI PERKULIAHAN kepada mahasiswa yang bersangkutan.
- KETERLAMBATAN kehadiran dosen lebih dari 10 menit setelah jam masuk kelas maka kelas pada hari itu ditiadakan namun mahasiswa dianggap hadir.



Tahun Ajaran 2020 - 2025

No. Dok.	:	01
Tgl. Terbit	:	02/18/2017
No. Revisi	:	01
Hal	:	8/8

- **KECURANGAN** yang meliputi kegiatan plagiat, curang, dan/atau menyontek dalam setiap **EVALUASI** (**UJIAN TULIS**) akan diberikan sanksi **NILAI 0 ATAU E** kepada mahasiswa yang bersangkutan.
- **KETIDAKHADIRAN** pada waktu tugas kelompok (presentasi) akan diberikan sanksi nilai 0 kepada mahasiswa yang bersangkutan.
- **KETERLAMBATAN** pengumpulan tugas individu dan tugas kelompok akan diberikan sanksi **PENGURANGAN NILAI EVALUASI** sebesar **5 POIN PER HARI** (maks 20 poin) kepada mahasiswa atau kelompok tugas mahasiswa yang bersangkutan.
- Jika ada laporan **KEKURANG-AKTIFAN** / **KETIDAK-AKTIFAN** satu atau lebih mahasiswa dalam satu kelompok oleh pimpinan kelompok (kepada dosen pengajar) maka akan diberikan sanksi pengurangan nilai tugas kelompok sebesar maksimal 50% kepada mahasiswa yang bersangkutan.
- Mahasiswa yang TIDAK MEMENUHI SYARAT KEHADIRAN 80% akan mendapat NILAI E.
- Mahasiswa yang melakukan KECURANGAN DALAM PENGISIAN DAFTAR HADIR akan diberikan sanksi TIDAK LULUS.
- Mahasiswa yang membantu mahasiswa lain untuk melakukan KECURANGAN DALAM PENGISIAN DAFTAR HADIR akan diberikan sanksi
   PENGURANGAN 20% SELURUH NILAI EVALUASI.
- Mahasiswa yang **TIDAK HADIR** pada waktu kuliah maupun presentasi tugas karena alasan yang jelas harus membawa surat keterangan dari instansi yang berwenang. Surat ijin harus diserahkan kepada Tata Usaha paling lambat 1 (satu) minggu sejak ketidakhadiran mahasiswa yang bersangkutan.