

Buku Ajar  
Rangkaian Elektronika II

Mifta Nur Farid, M.T.

Januari 2021



# Daftar Isi

<b>1</b>	<b>Differential Amplifier</b>	<b>1</b>
<b>2</b>	<b>Operational Amplifier</b>	<b>3</b>
2.1	Tujuan Pembelajaran . . . . .	3
2.2	Pengantar Op Amp . . . . .	3



Bab 1

# Differential Amplifier



## Bab 2

# Operational Amplifier

### 2.1 Tujuan Pembelajaran

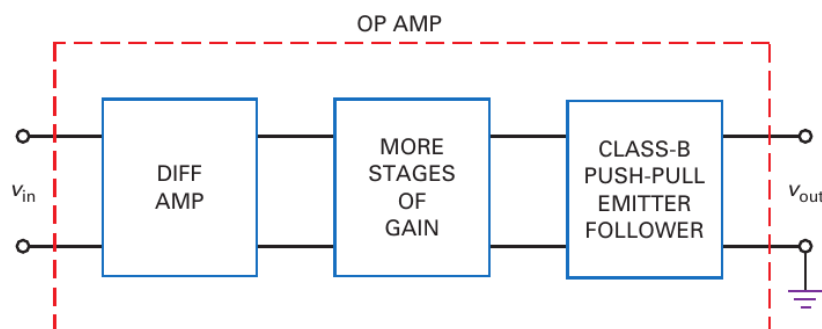
Setelah mempelajari bab ini, kalian diharapkan mampu untuk

1. Menjelaskan karakteristik dari op amp ideal dan op amp 741.
2. Menentukan *slew rate* dan menggunakannya untuk mencari *power bandwidth* dari op amp.
3. Menganalisis op amp inverting amplifier.
4. Menganalisis op amp noninverting amplifier.
5. Menjelaskan cara kerja summing amplifier dan voltage follower.
6. Menjelaskan IC linear lainnya dan mendiskusikan bagaimana penggunaannya.

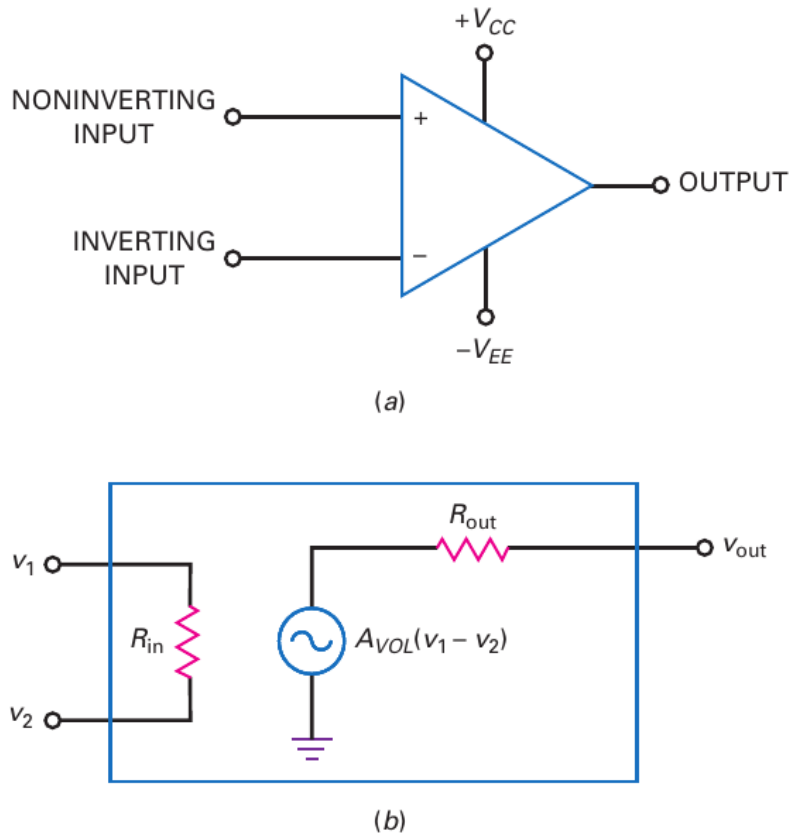
### 2.2 Pengantar Op Amp

Gambar 2.1 menunjukkan diagram blok dari op amp. *Input stage* dari op amp tersebut adalah diff amp, kemudian dilanjutkan oleh lebih banyak *stage gain*/ penguat, dan sebuah *Class-B push-pull emitter follower*. Karena diff amp berfungsi sebagai *first stage*, maka diff amp yang akan menentukan karakteristik *input* dari op amp. Pada sebagian besar op amp memiliki *output* berupa *single-ended*. Dengan positif dan negatif *supply*, *single-ended output* didisain untuk memiliki nilai diam (*quiescent value*) nol. Artinya, tegangan *input* nol idealnya menghasilkan tegangan *output* nol.

Tidak semua op amp didesain seperti pada Gambar 2.1. Misalkan, beberapa op amp tidak memiliki *Class-B push-pull output*, dan ada juga yang memiliki *double-ended output*. Selain itu, op amp tidak sesederhana seperti yang ditunjukkan oleh Gambar 2.1. Disain internal dari monolithic



Gambar 2.1: Diagram blok dari op amp



Gambar 2.2: (a) Simbol skematik dari op amp; (b) rangkaian ekivalen dari op amp

op amp sangatlah rumit, menggunakan ribuan transistor sebagai *current mirror*, *active load*, dan inovasi lainnya yang tidak mungkin ada di disain diskrit. Namun kita cukupkan sesuai dengan kebutuhan kita bahwa Gambar 2.1 menekankan pada dua fitur yang penting yaitu *differential input* dan *single-ended output*.

Gambar 2.2 adalah simbol skematik dari op amp. Pada gambar tersebut terdapat *noninverting input*, *inverting input* dan *single-ended output*. Idealnya, simbol ini menjelaskan bahwa *amplifier* memiliki *voltage gain* yang tak berhingga, impedansi *input* tak berhingga, dan impedansi *output* nol. Op amp ideal merepresentasikan *voltage amplifier* / penguat tegangan yang ideal dan ini sering disebut sebagai **voltage-controlled voltage source (VCVS)**. Kita dapat menggambarkan sebuah VCVS seperti pada Gambar 2.2b, yang mana  $R_{in}$  adalah tak berhingga dan  $R_{out}$  adalah nol.

Gambar 2.3 menunjukkan ringkasan dari ciri khas atau karakteristik op amp. Op amp ideal memiliki *voltage gain* yang tak berhingga, *unity-gain frequency* yang tak berhingga, impedansi *input* yang tak berhingga, dan CMRR yang tak berhingga. Op amp ideal juga memiliki resistansi *output* yang nol, arus bias yang nol, dan arus offset yang nol. Seperti ini seharusnya op amp itu dibuat, jika mereka bisa. Namun apa yang mampu mereka buat hanyalah mendekati nilai ideal tersebut.

Sebagai contoh, LM741C dari Gambar 2.3 adalah op amp standar yang telah tersedia sejak 1960-an. Karakteristiknya adalah minimum dari apa yang kita harapkan dari monolithic op amp. LM741C memiliki *voltage gain* sebesar 100.000, *unity-gain frequency* sebesar 1 MHz, impedansi *input* sebesar 2 M $\omega$ , dan seterusnya. Karena *voltage gain* sangat besar, offset input dapat dengan mudah membuat op amp bersaturasi. Hal ini lah mengapa kita membutuhkan komponen eksternal antara *input* dan *output* op amp untuk menstabilkan *voltage gain*. Contohnya, di banyak aplikasi,



Quantity	Symbol	Ideal	LM741C	LF157A
Open-loop voltage gain	$A_{VOL}$	Infinite	100,000	200,000
Unity-gain frequency	$f_{\text{unity}}$	Infinite	1 MHz	20 MHz
Input resistance	$R_{\text{in}}$	Infinite	2 M $\Omega$	10 <sup>12</sup> $\Omega$
Output resistance	$R_{\text{out}}$	Zero	75 $\Omega$	100 $\Omega$
Input bias current	$I_{\text{in(bias)}}$	Zero	80 nA	30 pA
Input offset current	$I_{\text{in(off)}}$	Zero	20 nA	3 pA
Input offset voltage	$V_{\text{in(off)}}$	Zero	2 mV	1 mV
Common-mode rejection ratio	CMRR	Infinite	90 dB	100 dB

Gambar 2.3: Ciri khas op amp

*negative feedback* digunakan untuk menyesuaikan *overall voltage gain* ke nilai yang jauh lebih rendah sebagai ganti dari *stable linear operation*.

Ketika tidak ada *feedback* (atau *loop*) yang digunakan, *voltage gain* bernilai maksimum dan disebut dengan *open-loop voltage gain*, yang dinotasikan dengan  $A_{VOL}$ . Pada Gambar 2.3, terlihat bahwa  $A_{VOL}$  dari LM741C adalah 100.000. Meskipun bukan tak berhingga, *open-loop voltage gain* ini sangat besar. Contohnya, sebuah *input* sebesar 10  $\mu\text{V}$  menghasilkan *output* 1 V. Karena *open-loop voltage gain* sangat besar, kita dapat menggunakan *heavy negative feedback* untuk meningkatkan performa keseluruhan dari rangkaian.

741C memiliki

