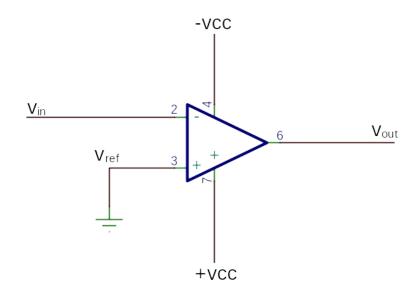


No. Dok. :
Tgl. Terbit :
No. Revisi :
Hal:

Nama Mata Kuliah	Rangkaian Elektronika II	Capaian Pembelajaran Mata Kuliah
Kode Mata Kuliah	TE201414	Mahasiswa mampu menganalisis rangkaian komparator dalam suatu rangkaian elektronika
Semester/SKS	4/3	analog secara mandiri (C4,P3,A3)
Judul Tugas	Komparator	
Tanggal Pengumpulan	01-03-2023	
Dosen Pengampu	Mifta Nur Farid, S.T., M.T. Muhammad Agung Nursyeha, S.T., M.T.	

1. Diketahui rangkaian operational amplifier komparator seperti yang ditunjukkan oleh Gambar 1. Jika  $V_{cc}$ = 5 v, tentukan! (15 poin)



Gambar 1. Komparator

- a. Besar nilai  $V_{\text{ref}}!$
- b. Gambar bentuk sinyal  $V_{\mbox{\scriptsize out}}$  dengan  $V_{\mbox{\scriptsize in}}$  pada Gambar 1!

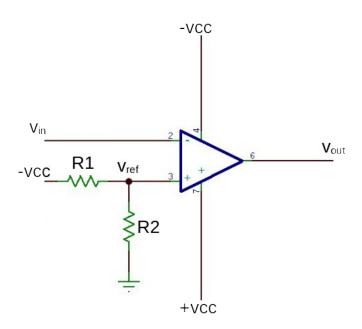


No. Dok. :
Tgl. Terbit :
No. Revisi :
Hal:



Gambar 2. Sinyal tegangan Vin.

2. Diketahui rangkaian operational amplifier komparator sebagaimana yang ditunjukkan oleh Gambar 3. Jika  $V_{\rm cc}$ = 4 v, tentukan! (20 poin)

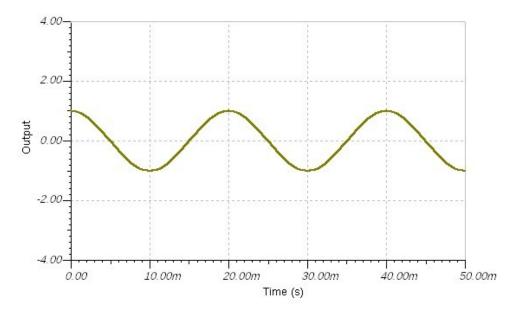


Gambar 3. Komparator



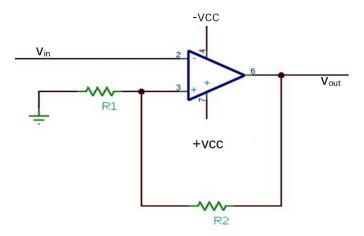
	No. Dok. :
	Tgl. Terbit :
	No. Revisi :
Ì	Hal:

- a. Besar  $V_{ref}$  dengan R1 = 2 digit terakhir NIM dan R2 = seperempat dari nomor urut absen!
- b. Gambar bentuk sinyal tegangan  $V_{\mbox{\tiny out}}$  apabila diberikan sinyal input  $\mbox{\ V}_{\mbox{\tiny in}}$  seperti Gambar 4!



Gambar 4. Sinyal tegangan Vin.

3. Diketahui rangkaian operational amplifier komparator sebagaimana yang ditunjukkan oleh Gambar 5. Jika Vcc = 4 v, tentukan! (30 poin)



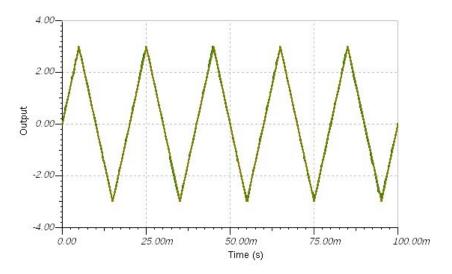
Gambar 5. Komparator

a. Besar  $V_{ref}$  (Lower treshold dan upper treshold) dengan R1= 10 k $\Omega$  dan R2= 15 k $\Omega$ !



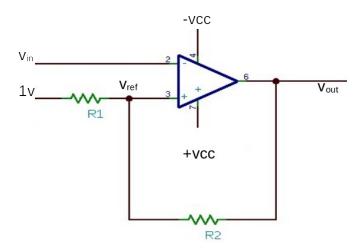
No. Dok. :
Tgl. Terbit :
No. Revisi :
Hal:

- b. Gambar bentuk sinyal tegangan V<sub>out</sub> apabila diberikan sinyal input V<sub>in</sub> seperti Gambar 6!
- c. Gambarkan diagram hysteresis!



Gambar 6. Sinyal tegangan Vin.

4. Diketahui rangkaian operational amplifier komparator sebagaimana yang ditunjukkan oleh Gambar 7. Jika diketahui Vcc = 4 v, tentukan! (35 poin)



Gambar 7. Komparator

- a. Besar  $V_{ref}$  (Lower treshold dan upper treshold) dengan R1= 2 digit terakhir NIM dibagi 2 dan R2= Nomor urut absen!
- b. Gambar bentuk sinyal tegangan  $V_{\text{out}}$  apabila diberikan sinyal input  $\ V_{\text{in}}$  seperti Gambar 6
- c. Gambarkan diagram hysteresis!