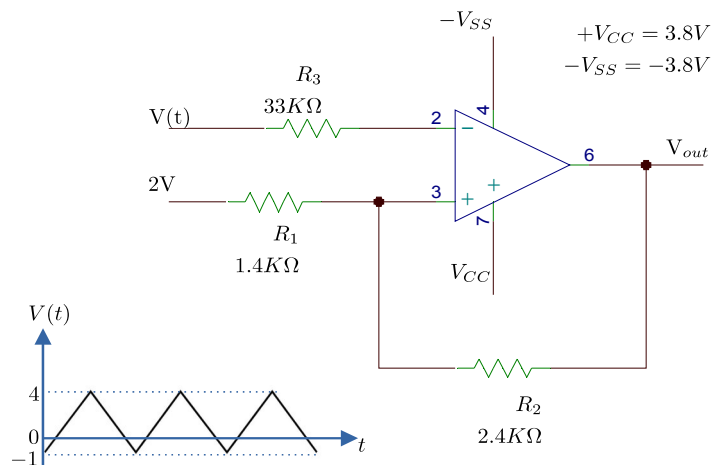


<b>Nama Mata Kuliah</b>	Rangkaian Elektronika II	<b>Sub Capaian Pembelajaran</b>
<b>Kode Mata Kuliah</b>	TE201414	Mahasiswa mampu menganalisis rangkaian komparator dari suatu rangkaian elektronika analog secara mandiri
<b>Semester/SKS</b>	4/3	
<b>Dosen Pengampu</b>	Muhammad Agung Nursyeha, S.T., M.T.	

**(Sub CP-1, 20 Poin)**

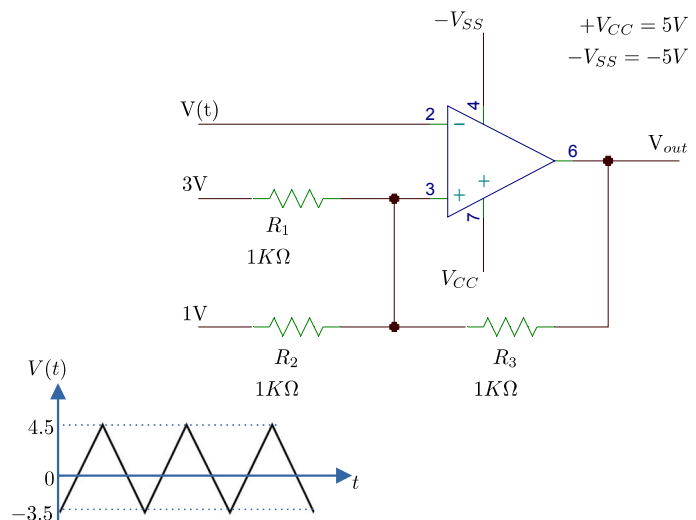
1. Diberikan rangkaian op-amp sebagai komparator dengan histerisis yang dapat ditunjukkan melalui Gambar 4. tentukan!
  - a. Upper threshold  $V_{UT}$ !
  - b. Lower threshold  $V_{LT}$ !
  - c.  $V_{out}$
  - d. Grafik histerisis!



*Gambar 1: rangkaian komparator histerisis*

**(Sub CP-1, 20 Poin)**

2. Diberikan rangkaian op-amp sebagai komparator dengan histerisis yang dapat ditunjukkan melalui Gambar 5. tentukan!
  - a. Upper threshold  $V_{UT}$ !
  - b. Lower threshold  $V_{LT}$ !
  - c.  $V_{out}$
  - d. Grafik histerisis!



*Gambar 2: rangkaian komparator dengan histerisis*