

WBS	Name	Start	Finish	Work	Duration
1	Planificación	oct 20	nov 22	20d	20d
1.1	Plan de trabajo	oct 20	nov 12	6d 2h	13d 1h
1.2	Especificación de requerimientos del sistema	oct 20	oct 31	6d 2h	6d 2h
1.3	Definición de pruebas de verificación y validación	nov 12	nov 22	6d 2h	6d 2h
2	Diseño y construcción del hardware del equipo	nov 24	dic 31	21d 2h	21d 2h
2.1	Selección de componentes electrónicos	nov 24	nov 29	3d 1h	3d 1h
2.2	Diseño del esquemático del circuito	nov 29	dic 10	6d 2h	6d 2h
2.3	Diseño del circuito impreso	dic 12	dic 22	6d 2h	6d 2h
2.4	Diseño del esquema de interconexión	dic 22	dic 26	1d 2h	1d 2h
2.5	Montaje del prototipo	dic 26	dic 31	3d 1h	3d 1h
3	Diseño de la interfaz gráfica	dic 31	mar 14	55d	55d
3.1	Diseño de la arquitectura de software	dic 31	ene 10	10d	10d
3.2	Maquetación de la interfaz gráfica	ene 10	ene 20	10d	10d
3.3	Desarrollo de software	ene 20	ene 30	10d	10d
3.4	Pruebas de verificación	ene 30	feb 16	10d	10d
3.5	Modificaciones del software	feb 16	feb 25	5d	5d
3.6	Segunda ronda de pruebas de verificación	feb 25	mar 14	10d	10d
4	Diseño e implementación del firmware	mar 14	jun 20	56d	56d
4.1	Diseño de la arquitectura de software	mar 14	mar 27	6d 2h	6d 2h
4.2	Configuración del entorno de desarrollo	mar 27	abr 4	5d	5d
4.3	Diseño del módulo adquisidor de temperaturas	abr 4	abr 10	3d 1h	3d 1h
4.4	Diseño del módulo adquisidor de presión de aceite	abr 10	abr 15	3d 1h	3d 1h
4.5	Diseño del módulo adquisidor de relación de oxígeno	abr 17	abr 22	3d 1h	3d 1h
4.6	Diseño del módulo de transmisión de datos	abr 22	may 9	10d	10d
4.7	Pruebas de verificación.	may 9	may 27	10d	10d
4.8	Modificaciones del software.	may 27	jun 3	4d 1h	4d 1h
4.9	Segunda ronda de pruebas de verificación.	jun 3	jun 20	10d	10d
5	Etapas de validación	jun 20	jul 25	20d	20d
5.1	Pruebas de validación con el prototipo	jun 20	jul 8	10d	10d
5.2	Ajustes luego de las pruebas de validación	jul 8	jul 25	10d	10d
6	Cierre del proyecto	jul 25	sep 16	30d	30d
6.1	Informes de avance	jul 25	ago 7	6d 2h	6d 2h
6.2	Redacción de la memoria final	ago 7	ago 29	13d 1h	13d 1h
6.3	Correcciones a la memoria final	ago 29	sep 11	6d 2h	6d 2h
6.4	Presentación final	sep 11	sep 16	3d 1h	3d 1h