

TRABALHO DE CONCLUSÃO DE CURSO

Tratamento de Sinal de Áudio com aplicações em Música Digital *Reverb Shimmer*

Filipe Miguel Ribeiro

Brasília, julho de 2017

UNIVERSIDADE DE BRASÍLIA

UNIVERSIDADE DE BRASÍLIA Faculdade de Tecnologia

TRABALHO DE CONCLUSÃO DE CURSO

Tratamento de Sinal de Áudio com aplicações em Música Digital *Reverb Shimmer*

Filipe Miguel Ribeiro

Trabalho de Conclusão de Curso submetido ao Departamento de Engenharia

Elétrica como requisito parcial para obtenção

do grau de Engenheiro Eletricista

Banca Examinadora

Prof. Dr. André Café, ENE/UnB	
Orientador	
Prof. Fulano de Tal 2, ENE/UnB Examinador Interno	
Prof. Fulano de Tal 2, ENE/UnB Examinador interno	
Prof. Fulano de Tal 2, ENE/UnB Examinador interno	

FICHA CATALOGRÁFICA

RIBEIRO, FILIPE MIGUEL

Tratamento de Sinal de Áudiocom aplicações em Música Digital*Reverb Shimmer* [Distrito Federal] 2017.

xvi, 39 p., 210 x 297 mm (ENE/FT/UnB, Engenheiro, Engenharia Elétrica, 2017).

Trabalho de Conclusão de Curso - Universidade de Brasília, Faculdade de Tecnologia.

Departamento de Engenharia Elétrica

1. Efeito Reverb Shimmer 2. Microntrolador MSP430

3. Misturas Convolutivas 4. Separação de sinais de fala

I. ENE/FT/UnB II. Título (série)

REFERÊNCIA BIBLIOGRÁFICA

RIBEIRO, F. M. (2017). *Tratamento de Sinal de Áudiocom aplicações em Música DigitalReverb Shimmer*. Trabalho de Conclusão de Curso, Departamento de Engenharia Elétrica, Universidade de Brasília, Brasília, DF, 39 p.

CESSÃO DE DIREITOS

AUTOR: Filipe Miguel Ribeiro

TÍTULO: Tratamento de Sinal de Áudiocom aplicações em Música Digital*Reverb Shimmer*.

GRAU: Engenheiro Eletricista ANO: 2017

É concedida à Universidade de Brasília permissão para reproduzir cópias desto Trabalho de Conclusão de Curso e para emprestar ou vender tais cópias somente para propósitos acadêmicos e científicos. Os autores reservam outros direitos de publicação e nenhuma parte desso Trabalho de Conclusão de Curso pode ser reproduzida sem autorização por escrito dos autores.

Filipe Miguel Ribeiro

Depto. de Engenharia Elétrica (ENE) - FT

Universidade de Brasília (UnB)

Campus Darcy Ribeiro

CEP 70919-970 - Brasília - DF - Brasil

		Dedicatória
Dedicatória do autor 1		
		Filipe Miguel Ribeiro
		r - G

Agradecimentos

A inclusão desta seção de agradecimentos é opcional e fica à critério do(s) autor(es), que caso deseje(em) inclui-la deverá(ao) utilizar este espaço, seguindo está formatação.

Filipe Miguel Ribeiro

	RESUMO
NSIRA SEU RESUMO AQUI.	
	ABSTRACT

INSERT YOUR ABSTRACT HERE.

SUMÁRIO

1	INTRO	DUÇÃO	1
	1.1	CONTEXTUALIZAÇÃO E DEFINIÇÃO DO PROBLEMA	1
	1.1.1	Efeito de ambientização: <i>Reverb</i>	1
	1.1.2	TIPOS DE REVERB	2
	1.2	COMPARATIVO ENTRE SOLUÇÕES DE HARDWARE	3
	1.2.1	HARDWARES DE REVERB-SHIMMER	4
	1.2.2	MICONTROLADORES E DSP's	5
	1.2.3	HARDWARES COMERCIAIS DO EFEITO Reverb - Shimmer	6
	1.2.4	MICROCONTROLADOR MSP430F5529 E TMS320	6
	1.3	OBJETIVOS E DIAGRAMA DE BLOCO DO PROJETO	6
2	METOD	OLOGIA E FERRAMENTAS	8
	2.1	SINAIS DE TEMPO DISCRETO E TRANSFORMADA DISCRETA DE Fourier.	8
	2.1.1	PROBLEMA DA AMOSTRAGEM DE SINAL CONTÍNUO	8
	2.1.2	EFEITO DO JANELAMENTO	9
	2.2	FILTROS DIGITAIS	11
	2.2.1	Conceitos Iniciais	11
	2.2.2	FILTROS IIR	11
	2.2.3	FILTROS FIR	12
	2.2.4	FILTROS ADAPTATIVOS	16
	2.2.5	FILTRO PENTE - Comb Filter	17
	2.3	Conversão Analógica Digital	19
	2.3.1	Considerações Iniciais	19
	2.3.2	CONVERSÃO POR APROXIMAÇÕES SUCESSIVAS	19
	2.3.3	DIFICULDADES PRÁTICAS DE CONVERSORES ADS	20
	2.4	Conversão Digital Analógica	21
	2.5	COMUNICAÇÃO SERIAL I2C	21
	2.5.1	FORMATO DE DADOS	21
	2.6	FERRAMENTAS COMPUTACIONAIS	22
	2.6.1	Code Compose Studio	22
	2.6.2	WinFilter	22
3	IMPLEN	MENTAÇÃO DO PROJETO	25
	3.1	BLOCO 0 - CONVERSÃO A/D NO MSP430	25
	3.1.1	Análise de <i>Hardware</i>	25
	3.1.2	REQUISITOS DE HARDWARE PARA A TEMPO DE AMOSTRAGEM	26
	3 2	BLOCO 1 - PROJETANDO LIM FILTRO FIR	28

	3.3	BLOCO 2 - IMPLEMENTANDO O <i>Pitch-Shifter</i>	28	
	3.4	BLOCO 3 - DELAY TIME	28	
	3.5	BLOCO 5 - CONVERSÃO D/A - COMUNICAÇÃO I^2C E MCP4725	28	
	3.5.1	LIMITAÇÕES DO MSP430F5529LP	28	
	3.5.2	CARACTERÍSTICAS DO <i>Hardware</i> E OPERAÇÃO	28	
4	SIMULA	ÇÕES E RESULTADOS	30	
	4.1	DIAGRAMA TEMPORAIS	30	
	4.2	RESULTADO DO SISTEMA REALIZADO	30	
5	CONCL	USÕES	31	
	5.1	REALIZAÇÃO DO PROJETO	31	
	5.2	AUTO-CRÍTICA	31	
	5.3	MODELOS PARA TRABALHOS FUTUROS	32	
RE	FERÊN	ICIAS BIBLIOGRÁFICAS	33	
ΑP	APÊNDICES			

LISTA DE FIGURAS

1.1	Ilustração do efeito de Reverberação.	1
1.2	Resposta de um Impulso de uma sala pequena.	2
1.3	Câmara de reverb de mola de um amplificador	2
1.4	Pequeno protótipo de um reverb de placas.	3
1.5	Foto modelo Eventide H9 - Effects Processor.	5
1.6	Diagrama de Blocos Principal do Projeto	6
1.7	Diagrama de Fluxo de Sinais do Projeto	7
2.1	Diagrama de fluxo de sinais e diagrama de blocos de um filtro FIR	13
2.2	Resposta em frequência do FPB-FIR do exemplo 2.2.1 para N=51	15
2.3	Ação da filtragem do FPB-FIR do exemplo 2.2.1	15
2.4	Resposta em frequência dos modos de Janelamento.	16
2.5	Filtro Pente - Comb Filter - Formas de Realimentação	18
2.6	Conversor A/D de aproximações sucessivas.	20
2.7	Aparência do Programa WinFilter - versão 0.8 de 06-08-2004	23
2.8	Valor lido no gráfico por meio do cursor do mouse. $4ms-0.854$	23
2.9	Menu Output - programa WinFilter	24
3.1	Algumas taxas de amostragem utilizadas na prática	27

LISTA DE TABELAS

2.1	Função janela ((window) associadas	s com filtros FIR	. 13
	J ,	(,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,		,

LISTA DE SÍMBOLOS

Símbolos Latinos

Q Fluxo [ml/s]

Símbolos Gregos

 Δ Variação entre duas grandezas similares

 ε Fração muito pequena de uma certa grandeza

Grupos Adimensionais

e Número de Euler

Subscritos

max Máximo

Sobrescritos

Valor médio

Siglas

DSP Processador Digital de Sinais - Digital Signal Processing

LoG Laplacian of Gaussian (laplaciano da gaussiana)

TE Tempo de eco

TR Tempo de repetição

Ts Período de Amostragem

1 INTRODUÇÃO

1.1 CONTEXTUALIZAÇÃO E DEFINIÇÃO DO PROBLEMA

1.1.1 Efeito de ambientização: Reverb

Numa sala, ou em qualquer ambiente acústico, existe um caminho direto pelo qual uma fonte de áudio qualquer pode ser ouvida, no entanto, as respectivas ondas sonoras também podem fluir em caminhos mais longos devido a, por exemplo, reflexão das paredes, do teto, de objetos, antes delas chegarem ao receptor.

A energia envolvida som dessas reflexões, as quais viajam essas distâncias maiores do que o som emitido no caminho direto, são parcialmente absorvidas pelas superfícies, logo elas chegam ao receptor com um som mais "fraco"que o som direto.

Essas amostras de som atrasadas e atenuadas ocorridas no evento da emissão do som original é o que denominamos de **reverbaração**.

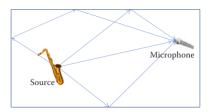


Figura 1.1: Ilustração do efeito de Reverberação.

Muito embora possa parecer ao primeiro momento, o efeito de reverberação é muito mais que uma série de ecos. Um eco, por exemplo, pode ser entendido um resultado de uma distinção, atraso de versões de um som, o qual você pode ouvir com um atraso no mínimo de 40 milissegundos. Já a reverberação de uma sala vazia, por exemplo, há muitas e muitas reflexões, e as primeiras delas que chegam ao receptor são muito mais curtas que termos de tempo de duração. Logo essas reflexões não são tão percebidas ou distinguidas do som da fonte diretamente. Em vez disso, nós percebemos apenas o efeito da combinação de todas essas reflexões.

Nesse sentido, podemos também considerar que a reverberação do som é mais do que um simples dispositivo de *delay* com retorno. No *reverb* a taxa em que as reflexões chegarão muda ao longo do tempo, em oposição de termos apenas que simular reflexões que tenham um intervalo fixo entre elas. Essas reflexões são relacionadas a posição do som que o receptor está na sala, ao tipo de construção da sala (oval, retangular), tamanho e material das paredes.

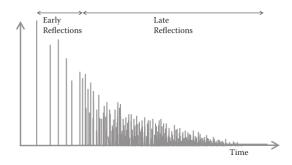


Figura 1.2: Resposta de um Impulso de uma sala pequena.

1.1.2 Tipos de Reverb

Falando sob o aspecto musical e industrial de equipamentos que realizam o processamento e simulação de efeitos de repetição (tal como o reverb, delay) termos no mercado diversos tipos de *reverb*'s, os quais possuem diferentes aplicações que veremos a seguir:

— Spring ("Reverb-de-mola") - O efeito de reverberação com mola é um método que foi primeiramente proposto por *Hammond* em 1940s. O reverb de mola foi criado naturalmente, por um sistema mecânico, o qual usa um transdutor e um captador nas extremidades de uma mola, para criar e capturar vibrações dentro dela. Muitos amplificadores de guitarra incluem esse tipo de reverberação dentro de seus projetos. Existem ainda muitos pedais de reverb que oferecem esse efeito emulado digitalmente e apenas algumas companhias, por questões de custo de construção, também lançaram produtos com um sistema real de reverb de molas.



Figura 1.3: Câmara de reverb de mola de um amplificador

- Room ("Reverb-sala") Este tipo de reverb é usado para simular um som natural de uma sala acústica, geralmente vazia, que tem um tamanho geralmente pequeno. Esses reverbs usualmente possuem reflexões curtas que desaparecem rapidamente com o tempo.
- Hall ("Reverb-palco") Reverb's dessa categoria são usados para simular um tipo de reverberação encontrado num grande teatro ou até mesmo catedrais ou igrejas. Eles "soam" geralmente mais fortes do que um *room reverb* por conta da quantidade de reflexões serem significativamente maiores e mais longas. Pode ser encontrado a variação de hall reverbs como "cathedral".

— Plate ("Reverb-de-placas") - Um plate reverb é definitivamente o efeito que exige uma grande logística a ser empregada. Uma grande máquina conforme mostrado na figura () a qual fornece o áudio dentro de grandes "placas" penduradas de metal que produzem um som de reverb que é mais definido do que o efeito do hall-reverb enquanto ainda é capaz de produzir longos decaimentos no tempo.



Figura 1.4: Pequeno protótipo de um reverb de placas.

- Pitch-Shifter Reverb aka Shimmer - Bem esse efeito de reverb será o foco de desenvolvimento desse trabalho. O shimmer tem se tornado bem comum entre pedais de guitarra principalmente nesses últimos anos. A grosso modo, esses reverbs adicionam componentes harmônicos do som original para dar a sensação de ambiência e harmonia e simulam a reverberação desses sons mais agudos na "cauda" (no final do reverb).

Este som tem características bem peculiares, as quais geralmente as pessoas associam a um som de orquestra angelical ou sintetizadores de teclado, dando uma intensa ambiência e atmosfera no som.

Diferente dos demais reverbs, o Shimmer é um efeito eminentemente sintetizado, ou seja, produzido digitalmente por meio de algoritmos embarcados em DSP's e comercializados como equipamentos de produção digital.

1.2 COMPARATIVO ENTRE SOLUÇÕES DE HARDWARE

De acordo com a seção 1.1.1, numa sala de concerto, o som que espectador ouve contém tanto o som original produzido pela fonte (voz, instrumento acústico, sistema de sonorização, etc) quanto às milhares de reflexões desse som original, que bate no chão, paredes e teto, até chegar aos ouvidos, com um pequeno atraso. Essas reflexões são como milhares de ecos do sinal direto que, devido à sua grande quantidade, não são percebidas exatamente como ecos, mas sim como o efeito de "reverberação".

Baseados na reflexividade de um ambiente podemos distinguir os materiais de que ele é composto. Em salas grandes com paredes elevadas de tijolo a reverberação geralmente é muito pesada e precisa de algum tempo até cessar. Já uma sala pequena, com muitos objetos dentro, possui uma reverberação muito pequena, em geral nem percebida como tal. Entretanto, essa pequena reverberação de fato existe, e por essa a razão é que os projetistas de processadores de efeitos incluírem vários tipos básicos de reverberações, dando a eles nomes de tipos diferentes de "salas" - room reverb. É muito natural, por exemplo, que uma programação de reverb chamada "Catedral" - reverb hall produza uma reverberação longa e muito densa, enquanto uma programação chamada de "Room" represente a acústica de uma sala muito menor (ALBAR, 2007).

Diante dessa realidade, no mercado, atualmente, várias são as empresas que possuem em seu portfólio esse tipo de efeito com essas características clássicas. Contudo, o efeito *shimmer* é um dos mais complexos a serem implementados na prática devido ao seu alto custo de processamento. Todos os detalhes serão abordados mais a frente neste trabalho.

NOTA

Vale destacar que o efeito puramente de reverberação já é notoriamente conhecido e manipulado por diversos hardwares e softwares no mercado. Note-se que estamos falando do efeito adicional incorporado ao produto que é o chamado *shimmer*.

1.2.1 Hardwares de Reverb-Shimmer

Apesar dos equipamentos ora aqui listados serem conservacionalmente populares no meio musical, tendo diversas aplicações em projetos musicais, infelizmente não se pôde obter detalhes técnicos específicos, em termos de performance de *hardware*, além do que consta em seus manuais ou algum *review* na internet, os quais foram de imensa ajuda principalmente para o produto da empresa Strymon (*BigSky Reverb*).

- 1. Eventide H9: A Eventide, Inc. (também conhecida anteriormente como Eventide *Clock Works Inc.*, ou hoje simplesmente como Eventide) é uma companhia de áudio, transmissões, comunicações e aviônica dos Estados Unidos cuja divisão de áudio produz processadores de áudio, software DSP e efeitos de guitarra. Eventide foi uma das primeiras companhias a produzir processadores de áudio digital e seus produtos são fundamentais em gravação e reprodução de som, pós-produção e estúdios de transmissão. Ela possui um pedal de guitarra chamado H9 (1.5) "revolucionário" que embarca diversos tipos de efeito e possui grande poder de processamento e efeito com qualidade profissional num formato relativamente compacto. Neste pedal é possível importar algoritmos de efeitos de modulação, de repetição e diversas ambiências tal como o efeito de reverb shimmer tudo através de sua entrada serial universal (USB) utilizando um *software* proprietário.
- 2. Strymon BigSky: A empresa Strymon, fundada em meados de 2008, é considerada uma das empresas mais bem sucedidas no universos de pedais de guitarra de linha exclusiva (boutique-pedals) que integram algoritmos de tratamento de sinais de áudio extremamente avançados.



Figura 1.5: Foto modelo Eventide H9 - Effects Processor.

Vale salientar que com tantas grandes empresas produzindo diversos produtos, sendo por vezes um réplica do outro, é impressionante ver uma pequena empresa produzir um produto de qualidade notoriamente alta. Foi, de fato, uma reinvenção da roda em termos de qualidade dos efeitos e o resultado esperado pelo usuário final.

(a) Qualidade de Áudio:

- Baixo ruído na entrada do dispositivo, alta peformance de aúdio com resolução de 24-bit e taxa de amostragem de 96kHz, tanto para o conversor Analógico digital quanto para o conversor digital analógico.
- 115 db de relação sinal-ruído em 50

(b) Processador:

1.2.2 Micontroladores e DSP's

O termo sistemas embarcados constituem circuitos eletrônicos que utilizam processadores digitais (microprocessadores ou microcontroladores, etc.) em aplicações dedicadas para determinado equipamento ou produtos.

Os microcontroladores, diferentemente dos microprocessadores, em geral, possuem todos os periféricos necessários num único chip. Seu tamanho também é muito pequeno, mesmo contendo vários periféricos como: memórias, barramentos, *timers*, portas de comunição, conversores de sinal analógicos para digital etc.

Por outro lado, esses dispositivos possuem um desempenho menor que os microprocessadores, mas são ideais em aplicações que necessitam de menores dimensões, tempo e custos.

As linguagens de programação das unidades processadores de sistemas embarcados podem variar, mas em geral, se limitam às linguagens C/C++, *Assembly* e *Java*.

Nessa linha, temos ainda o processador digital de sinais (DSP - *Digital Signal Processing*) e pode definir tanto o processador quanto o processo em si. Esse tipo de tratamento exige um alto desempenho para aplicações numéricas em tempo real.

Os DSP's são construídos para computar de forma eficiente equações de diferenças e algoritmos de transformadas diversas (como a *Fast Fourier Transform* - FFT). As aplicações dos DSP's,

em suma, estão relacionadas com sistemas de controle de alta velcodiade, realizações de filtros digitais, transformadas rápidas de *Fourier*, processamento de sons e imagens, entre outras.

1.2.3 Hardwares Comerciais do Efeito Reverb - Shimmer

1.2.4 Microcontrolador MSP430F5529 e TMS320

Foram utilizados ao longo do projeto como soluções de hardware essencialmente o *microntrolador launchpad MSP430F5529*.

Não obstante foram apontados na subseção anterior a respeito das limitações do hardware para tratamento de sinais de áudio em tempo real, o escopo do trabalho levou em consideração a economicidade do hardware em questão, bem como a utilização de operações no domínio do tempo, sem utilização de etapas intermediárias como realização da transformada de *Fourier* para manipulação do sinal de áudio.

Além disso, o projeto teve uma participação do desempenho do TSM320 C2000 o qual, devido ao tempo de aprendizagem do DSP para correta aplicabilidade no projeto, não fora possível.

1.3 OBJETIVOS E DIAGRAMA DE BLOCO DO PROJETO

Nosso objetivo neste trabalho é o estudo e a realização de um projeto, desenvolvido em *soft-ware* e futuramente aplicado em *hardware*, de um efeito digital de aúdio seletivo em frequência que tem como característica musical a repetição assíncrona do som (reverb) com destaque na utilização de componentes de frequências (harmonicas) na realização desse efeito (*shimmer*).

Nesta parte do trabalho, será mostrado de maneira abstrata os blocos necessários para que obtenha a saída do sistema desejado, ou seja, o efeito do *Reverb* com *Shimmer* implementado em software e executado seja em software ou em hardware.

Temos aqui na figura 1.6 um sinal analógico oriundo e um instrumento musical - guitarra, que passa por um processador de som digital - DSP, o qual procede com todo o trabalho tratamento desse sinal analógico ora convertido amostras digitais. Aplicando, portanto, nesse contexto, um filtro de resposta finita; um algoritmo de seleção de frequências denominado *pitch-shifter* e por fim realimentando o sistema acrescentando um pequeno atraso temporal (*delay*).

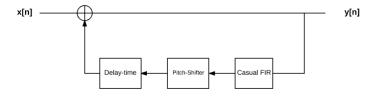


Figura 1.6: Diagrama de Blocos Principal do Projeto.

Como uma lei de controle de malha fechada podemos ilustrar (figura 1.7) também como um diagrama de fluxo de sinais da seguinte forma:

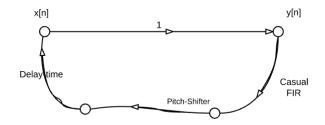


Figura 1.7: Diagrama de Fluxo de Sinais do Projeto.

Não obstante ao modelo apresentado,

2 METODOLOGIA E FERRAMENTAS

2.1 SINAIS DE TEMPO DISCRETO E TRANSFORMADA DISCRETA DE *FOURIER*

2.1.1 Problema da Amostragem de Sinal Contínuo

Antes da abordagem do efeito seletivo em frequência em estudo, devemos abordar de forma sucinta um importante teorema que serve de ponte entre os mundos do tempo contínuo e de tempo discreto¹: O teorema da Amostragem.

Sabe-se que a transformada de Fourier de um sinal de tempo contínuo x(t) é dada por:

$$X(f) = \mathscr{F}[x(t)] = \int_{-\infty}^{\infty} x(t)e^{-j2\pi ft}dt$$
 (2.1)

Na maioria das vezes, um sinal de áudio dificilmente terá uma representação analítica, como geralmente ocorre com os sinais no mundo real. Assim, teremos que representar o sinal X(f) numa quantidade finita de frequências, em outras palavras, é possível determinar somente um número finito de amostras de X(f).

Nesse caso, uma forma de amostrar um sinal é através do concatenamento do sinal original x(t) por um trem de impulsos periódicos $\delta_{T_s}(t)$. O período, T_s , é chamado de intervalo de amostragem: é o espaçamento entre amostras consecutivas tomadas de x(t).

O sinal amostrado $x_s(t)$ é dado matematicamente pela seguinte equação, para $n \in \mathbb{Z}$:

$$x_s(t) = \sum_{n = -\infty}^{\infty} x(nT_s)\delta(t - nT_s)$$
(2.2)

A transformada de Fourier neste caso para o sinal $x_s(t)$, pode ser obtida da seguinte forma:

$$X_{s}(f) = \mathscr{F}[x(t)\delta_{T_{s}}(t)] = X(f) * \Delta_{T_{s}}(f) =$$

$$X(f) * f_{s} \sum_{k=-\infty}^{\infty} \delta(f - kf_{s}) = \boxed{f_{s} \sum_{k=-\infty}^{\infty} X(f - kf_{s})}$$
(2.3)

Nota-se que o sinal $X_s(f)$ é periódico com período f_s hertz. Considerando uma largura espectral do sinal X(f) como B, em que X(f)=0 para $|f|\geqslant f_s/2$ - isto é, $B\leqslant f_s/2$, ou,

¹Um sinal contínuo amostrado é uma sequência de impulsos, enquanto que um sinal em tempo discreto apresenta a mesma informação em uma sequência de números. Todos os conceitos aplicados a sinais amostrados se aplicam a sinais em tempo discreto.(HAYKIN; VEEN, 2001)

de forma análoga $f_s \geqslant 2B$.

Dessa forma podemos avaliar o sinal X(f) como sendo:

$$X(f) = T_s.X_s(f) (2.4)$$

, para $|f| < f_s/2$, se $f_s \ge 2B$

Ou seja, se $f_s \ge 2B$, é possível obter X(f) a partir do sinal discreto $X_s(f)$ que, por consequência, reconstruir x(t) a partir de $x_s(t)$. Esse resultado é conhecido como **teorema da amostragem**.

No nosso caso concreto, teremos que utilizar esses conceitos para avaliar uma taxa de amostragem coerente bem como conceitos relativos ao tipo de método usado para representar digitalmente amostras de um sinal analógico, por exemplo o som da guitarra ou de uma amostra musical.

Vale também salientar que o espectro $X_s(f)$ pode ser obtido calculando-se diretamente a transformada de Fourier de $x_s(t)$ usando-se as equações (2.1) e (2.2), pode-se mostrar que:

$$X_s(f) = \int_{-\infty}^{\infty} \underbrace{x_s(t)}_{x(nT_s)\delta(t-nT_s)} e^{-j2\pi ft} dt = \sum_{n=-\infty}^{\infty} x(nT_s)e^{-j2\pi fnT_s}$$
(2.5)

Substituindo na equação (2.4), para $|f| < f_s/2$, se $f_s \geqslant 2B$ temos:

$$X(f) = T_s \sum_{n = -\infty}^{\infty} x(nT_s)e^{-j2\pi f nT_s}$$
(2.6)

Nota-se que a equação (2.6) pode ser usada também para o cálculo numérico de $X(f)^2$.

2.1.2 Efeito do Janelamento

Apesar dessa discretização do sinal ainda tratamos de um sinal com somatório infinito, que, em geral, não será possível de ser calculado. Portanto, esse somatório precisa ser truncado, e consequentemente, não se terá mais a igualdade da equação (2.6), mesmo que X(f)=0 para $|f| \ge f_s/2$.

Uma consideração acerca desse truncamento é dada pela equação abaixo, para $n \in [0, N-1]$:

$$\hat{X}(f) = T_s \sum_{n=0}^{N-1} x(nT_s)e^{-j2\pi f nT_s}$$
(2.7)

Uma forma de tratar o truncamento, por questões de continuidade manter a continuidade do

 $^{^2}$ A expressão dada equação (2.6) para X(f) é a mesma que se obtém utilizando a regra do trapézio para solucionar numericamente a equação (2.1), contudo com essa abordagem é mais difícil visualizar com clareza aspectos importantes e limitações desse cálculo numérico

sinal amostrado, é considerá-lo como resultante do truncamento do sinal x(t), realizado por meio da multiplicação desse sinal com um sinal w(t) de duração finita, geralmente w(t) é um sinal retangular. Chamaos o sinal w(t) de sinal-janela ou, simplesmente janela.

Assim definimos o sinal $x_w(t)$ como sendo:

$$x_w(t) = w(t)x(t) \tag{2.8}$$

Escolhendo um tempo de janelamento $Tw = NT_s$, tem-se que $x_w(nT_s) = 0$ para $n \notin [0, N-1]$. Assim, substituindo na equação (2.6) podemos obter uma aproximação $\hat{X}(f)$, para $|f| < f_s/2$, dada por:

$$\hat{X}(f) = T_s \sum_{n=0}^{N-1} x_w(nT_s) e^{-j2\pi f nT_s}$$
(2.9)

Podemos considerar que a aproximação da equação (2.9) é idêntica a fornecida pela equação (2.7) pois, considerando que o sinal w(t) é uma janela retangular³, então $x_w(nT_s) = x(nT_s)$, para $n \in [0, N-1]$.

Todavia o somatório dessas equações, embora finito, não poderá ser transofrmado em uma expressão analítica válida para qualquer $|f| < f_s/2$. Isto é, para cada valor de f dado, para o qual se deseje determinar $\hat{X}(f)$, será preciso calcular o referido somatório, o que não é nada prático.

Uma alternativa é o cálculo de $\hat{X}(f)$ para valores de f espaçados de:

$$\Delta f = \frac{f_s}{N} \tag{2.10}$$

Ou seja, para $f = k\Delta f, k \in \mathbb{Z}$

Assim, usando a equação⁴ (2.9), para $|k| \le N/2$:

$$\hat{X}(k\Delta f) = T_s \sum_{n=0}^{N-1} x_w(nT_s) e^{-j2\pi k \frac{f_s}{N} nT_s} = T_s \sum_{n=0}^{N-1} x_w(nT_s) e^{-j\frac{2\pi}{N}kn}$$
(2.11)

Finalmente definindo o sinal de tempo discreto $x_w[n] = x_w(nT_s)$, a equação (2.11) pode ser reescrita como:

$$\hat{X}(k\Delta f) = T_s \sum_{n=0}^{N-1} x_w[n] e^{-j2\pi k \frac{f_s}{N} n}$$
(2.12)

$$^{3}w(t) = rect\left(\frac{t - T_{w}/2}{T_{w}}\right) = \begin{cases} 1, \ 0 \leqslant t < T_{w} \\ 0, \ c.c \end{cases}$$

⁴Sendo $|f| < f_s/2$ e $f = k\Delta f$, portanto $|f| = |k||f_s/2| \Rightarrow |k| > N/2$

O somatório dessa equação é a transformada de Fourier discreta (DFT - *discrete Fourier trans-form*).

O conhecimento desse conceito matemático, bem como suas limitações quanto aos problemas de janelamento e de sobreposição espectral (aliasing) são fundamentais para entendimento das próximas atividades efetuadas.

2.2 FILTROS DIGITAIS

2.2.1 Conceitos Iniciais

Os filtros digitais não contém uma implementação física em si, diferentemente dos filtros analógicos constituídos, geralmente, de associação de resistores e capacitores. Eles são construídos através de algoritmos.

Para que isso possa ocorrer é necessário que o sinal de áudio (analógico) seja devidamente convertido em um sinal digital. esse sinal portanto convolui por um algoritmo de filtro adequado.

De maneira geral, o projeto de um filtro consiste em obter os coeficientes para os filtros. Isso é realizado através de uma equação chamada de equação das diferenças. O processo pode ser simplesmente realizado pela equação (2.13):

Saida =
$$\sum_{1}^{n}$$
 Coeficiente_ndo filtro * Amostra_n (2.13)

Assim, o contexto de um filtro digital estará associado a equações de diferenças (ou funções de transferência no domínio Z) cujo parâmetros (coeficientes) serão calculados com o objetivo de discriminar (extrair, atenuar, etc.) determinadas componentes espectrais presentes em um sinal ou uma informação no mesmo sentido dos filtros analógicos, sem a necessidade de um circuito (*hardware*) adicional. Em outras palavras, o filtro digital será uma rotina adicional agregada ao algoritmo responsável pela realização do sistema proposto em questão.

2.2.2 Filtros IIR

Os filtros digitais de resposta infinita ao impulso (*Infinite Impulse Response - IIR*), também conhecidos como filtros recursivos ou autorregressivos, são modelados pela equação de diferença (2.14) ou pela função de transferência (2.15), em que basicamente os valores dos coeficientes dos modelos define a natureza do filtro (passa-baixa; passa-alta; passa-faixa; rejeita-faixa).

A denominação de IIR se deve que a saída do modelo decai para um valor nulo em um tempo infinito em resposta a um impulso aplicado na entrada filtro correspondente.

$$y(k) = \frac{1}{a_0} \left(\sum_{m=0}^{M} b_m x(k-m) - \sum_{n=1}^{N} a_n y(k-n) \right)$$
 (2.14)

$$D(z) = \frac{y(z)}{x(z)} = \frac{b_0 + b_1 z^{-1} + \dots + b_m z^{-m}}{a_1 z^{-1} + a_n z^{-n}}$$
(2.15)

Resumidamente, a forma usual de calcular os coeficientes de um filtro digital IIR consiste em utilizar o modelo de um filtro analógico, e aplicar uma transformada Z via aproximação retangular ou trapezoidal (OPPENHEIN, 1998).

Notoriamente, uma das vantagens na utilização dos filtros IIR é que eles resultam em comprimentos (quantidade de coeficientes) de filtro menor do que o filtro FIR correspondente, porém, esta melhoria é obtida às custas de distorção de fase e um transitório que não se limita a um intervalo de tempo finito (ROBERTS, 1987).

Adicionalmente, conforme veremos na seção (??) deste capítulo, um exemplo clássico de um filtro IIR é o Filtro Pente, pois se estável, a resposta simplesmente consiste em repetir 'series de impulsos que decrescem em amplitude com o tempo.

2.2.3 Filtros FIR

Os filtros de resposta finita ao impulso (*Finite Impulse Response* - FIR), também conhecidos como filtros não recursivos ou de média nível, são modelados pela equação de diferenças (2.16) ou pela função de transferência (2.17), em que basicamente os valores dos coeficientes dos modelos define a natureza do filtro (passa-baixa; passa-alta; passa-faixa; rejeita-faixa). A denominação FIR se deve a saída do modelo decair para um valor nulo em um tempo finito em resposta a um impulso aplicado na entrada do filtro correspondente. Como características dessa categoria de filtros pode-se citar que são inerentemente estáveis (ao contrário dos filtros IIR), e apresentam variação de fase linear na faixa de frequência de operação (uma condição apropriada para aplicações em sistemas com modulação/demodulação de fase). Podemos ainda visualizar através da figura 2.1 a representação do filtro em diagrama de fluxo de sinais (figura 2.1(a)) e diagrama de blocos (figura 2.1(b)).

$$x(n) = \sum_{k=0}^{N-1} b_k x(n-k)$$
 (2.16)

$$D(z) = \frac{y(z)}{x(z)} = b_0 + b_1 z^{-1} + \dots + b_n z^{-n}$$
(2.17)

A forma usual de calcular os coeficientes de um filtro digital FIR consiste em utilizar modelos de respostas ideais dos filtros e funções janelas associadas.

Observando o exemplo da função Sinc, nota-se que os valores das amplitudes desta tendem

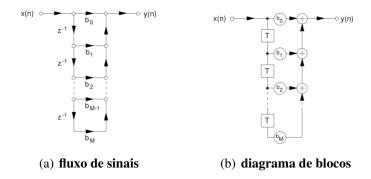


Figura 2.1: Diagrama de fluxo de sinais e diagrama de blocos de um filtro FIR

teoricamente aos limites não realizáveis $-\infty < i < \infty$, conforme já mencionamos na seção 2.1.1. Com a finalidade de truncar os valores correspondentes dos coeficientes dos filtros FIR associados em valores finitos, são empregadas funções janelas com este propósito e que também influenciam as atenuações resultantes dos filtros. A tabela 2.1 mostra as principais funções janelas que são utilizadas nos projetos de filtros FIR, em que o valor prático de atenuação β é indicado para cada função janela.

Tipo de Janela	$\beta[dB]$	Função Janela: $w(n)$
Retangular	-21	1
Bartlett	-25	$1 - 2\left(\frac{2 n - \frac{N}{2} }{N}\right)$
Hanning	-44	$0, 5+0, 5.cos\left(\frac{2\pi n}{N}\right)$
Hamming	-53	$0, 5 + 0, 46.\cos\left(\frac{2\pi n}{N}\right)$
Blackman	-74	$0,42+0,5.\cos\left(\frac{2\pi n}{N}\right)+0,5.\cos\left(\frac{4\pi n}{N}\right)$

Tabela 2.1: Função janela (window) associadas com filtros FIR

Os valores das atenuações β dependem também do numero de coeficientes N utilizados em

um filtro FIR, em que quanto menor esse numero mais compacta será a realização computacional do filtro correspondente.

Vantagens gerais do filtro FIR:

- (a) Um filtro não recursivo como o filtro FIR é inerentemente estável. Conforme pode ser visto na função de transferência 2.17 ela é especificada em termos do zeros apenas no plano-z. Logo não há grandes preocupações em termos da escolha dos coeficientes que possam causar instabilidade no sistema, posto que seu LGR encontra-se estritamente dentro do semi-plano esquerdo do domínio-z.
- (b) O filtro FIR (resposta ao impulso) tem forma simétrica no seu espectro de frequência. Isso produz uma característica de fase linear ideal, ou seja, é equivalente a puramente um atraso temporal em todas as componentes de frequência passando pelo filtro. Em outras palavras, podemos dizer que o filtro FIR não tem *distorção de fase* (LYNN; FUERST, 1998).

Diante dessa análise de escolha do janelamento o procedimento típico de cálculo de coeficientes de um filtro FIR, é essencial especificar os valores de frequências e atenuações associadas aos tipos de janelas a serem utilizadas, o número de coeficientes e o tempo de amostragem (ou frequência de amostragem $f_a=1/T$ correspondente).

Exemplo 2.2.1 *Um pequeno exemplo de aplicação do projeto de filtro digital FIR (passa-baixa) e uma função de janela Blackman, considerando uma quantidade de 7 (sete coeficientes) chamado comumente de Tap's.*

Considerando uma taxa de amostragem igual a fa=200Hz e uma frequência de corte $f_c=f_1=40Hz$, têm-se: $f_{norm}=f_1/(f_a/2)=0.4$; $\omega_1=0.4\pi$. Computando a resposta ideal do filtro em questão, num intervalo $-(N-1)/2 \le n \le (N-1)/2$ com a função janela especificada J(n) (Blackman - tabela 2.1).

(for
$$n=-3$$
; $n < 4$; $n++)0,42+0,5.cos\left(\frac{2\pi n}{7}\right)+0,5.cos\left(\frac{4\pi n}{7}\right)$

Pode-se computar a resposta ideal de um filtro passa baixa cuja função é descrita como:

$$h(n) = \frac{sen(w_1 n)}{\pi n}$$
 $h(0) = \frac{w_1}{\pi}$ (2.18)

Daí, finalmente, temos os valores dos coeficientes do filtro:

$$b(n) = J(n).h(n)$$

```
%% Codigo para calculos dos coeficientes de um filtro FIR N = 51; f1 = 40; fa=200; fn=f1/(fa/2); W1=pi*fn; ... %parametros e normalização
```

```
n = -(N-1)/2: (N+1)/2; h = (W1/pi)*sinc((W1/pi)*n); ...
3
                  %Resposta ideal do FPB
               %% Funcao Janela
               J = 0.42 + 0.5*cos(2*pi*n/N) + 0,08*cos(4*pi*n/N); b = J.*h;
               freqz(b,1,[0:1:100],fa); figure %Reposta em frequencia do ...
6
                  filtro
               t = 0: (1/fa): 0.5; x = 2 + 0.1*sin(2*pi*60*t); %Entrada do ...
7
                  filtro
               y = filter(b, 1, x); %acao da filtragem;
8
               plot(t, x, 'k:'); hold
9
               stairs(t,y,'k'); hold off
10
               xlabel('t[s]'); ylabel('x(t)="..."; y(t)="__"');
11
```

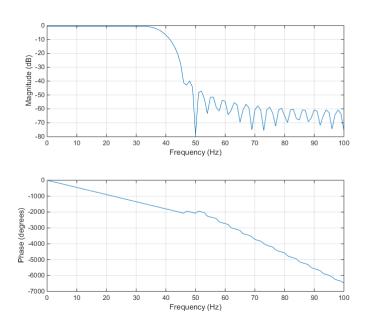


Figura 2.2: Resposta em frequência do FPB-FIR do exemplo 2.2.1 para N=51.

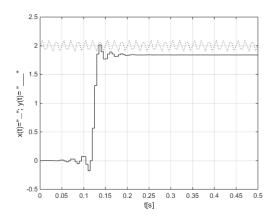


Figura 2.3: Ação da filtragem do FPB-FIR do exemplo 2.2.1

Vale destacar nesse exemplo que, por conta da janela *Blackman* ter 1 termo a mais na sua expressão de cálculo de coeficientes comparado a outros modos de janela (um termo cosseno extra), em outras palavras, mais termos indica mais acurácia nos resultados. Ademais, esse termo adicional também reduz os termos dos lóbulos laterais, melhorando assim o tamanho do lóbulo principal (CHAKRABORTY, 2013).

Outro detalhe importante, conforme visto na figura 2.4, é que o lóbulo principal, por exemplo, da janela retangular tem aproximadamente a metade da largura do lóbulo principal da janela *Hamming*;

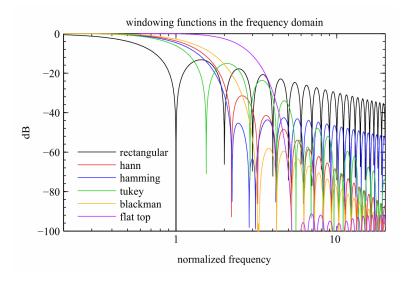


Figura 2.4: Resposta em frequência dos modos de Janelamento.

De maneira análoga, os lóbulos laterais da janela *Hamming*, em relação ao lóbulo principal, são muitos reduzidos em comparação com os da janela retangular. Especificamente, o pico de amplitude do primeiro lóbulo lateral da janela retangular está somente aproximadamente 13 dB abaixo do pico do lóbulo principal, ao passo que o valor correspondente para a janela *Hamming* é de aproximadamente 40 dB.

É devido a esta último ponto que a janela *Hamming* reduz as oscilações na resposta em frequência de um filtro digital FIR. Todavia, há um preço a ser pago por esta melhoria, a saber, uma faixa de transição mais larga no espectro do filtro.(HAYKIN; VEEN, 2001)

2.2.4 Filtros Adaptativos

Os filtros adaptativos são constituídos, geralmente, por estruturas FIR, em que os coeficientes dos modelos associados são modificados conforme um procedimento adaptativo. essa modalidade de filtro geralmente é empregada nos seguintes contextos (*lista não exaustiva*):

 Como procedimento alternativo na obtenção de valores dos coeficientes de um determinado filtro FIR, em que padrões de entrada e saída conhecidos são utilizados para estabelecer os valores dos coeficientes do filtro em questão;

- Cancelamento ou redução de ecos/barulhos de um determinado ambiente;
- Na modelagem de sistemas dinâmicos; e
- Como modelagem básica de representações de redes neurais artificiais.

A equação () representa o modelo de um filtro FIR, em que $W_m(k)$ denota os valores dos coeficientes do filtro em um instante de tempo k.

$$y(k) = \sum_{m=0}^{M} W_m(k)x(k-m)$$
 (2.19)

A diferença ou erro e(k) entre o valor de padrão desejado d(k) para a a resposta do filtro e a informação da saída atual y(k) do modelo associado é expressa por:

$$e(k) = d(k) - y(k)$$
 (2.20)

Basicamente para ajustar os valores dos coeficientes de um filtro adaptativo tipicamente utiliza o método do gradiente para essa finalidade (fonte....), sendo o critério da somatória do erro quadrático de $\epsilon_l(k)$ frequentemente utilizado na etapa de adaptação.

Vale salientar, que alguns sistemas de comunicação de voz utilizam filtros adaptativos com o objetivo de cancelar ou reduzir ecos ou barulhos do ambiente. Nesse contexto, foi pensado inicialmente a utilização desse modelo de filtro para o projeto. No entanto, será explicado mais a frente a não adoção desse modelo, bem como pela utilização de um filtro FIR típico.

2.2.5 Filtro Pente - Comb Filter

Em termos práticos *comb filter* ou "filtro pente" é uma versão atrasada do mesmo sinal, causando uma interferência construtiva ou destrutiva de dois sons tocados simultaneamente, porém com atraso entre um para o outro.

Nesse sentido, há basicamente dois tipos de *comb filters*: o (*feedback comb filter*) e (*feed-forward comb filter*). Resumidamente, os nomes referem-se à direção em que os sinais são atrasados antes de serem adicionados à entrada. O primeiro tipo considera em adicionar a saída do filtro a entrada imediatamente posterior, enquanto o segundo considera apenas adicionar à saída do filtro as entradas presente e a mesma entrada atrasada.

Como já informado, o caso do filtro pente com realimentação na saída, é um caso especial de um Filtro de Resposta Infinita (??), posto que pode ser observado uma figura de atraso (*delay*) no sentido de realimentação no sistema. Este filtro pode ser um modelo físico computacional de "séries de ecos", os quais decaem exponencialmente, bem como espaçados uniformemente no tempo (III, 2010).

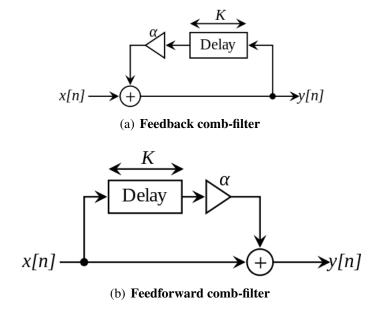


Figura 2.5: Filtro Pente - Comb Filter - Formas de Realimentação

Continuando a análise do modelo do referido filtro, ve-se que a estrutura geral de um sistema de realimentação de um *feedback comb filter* pode ser mostrado através da figura 2.5(a). Além disso pode ser descrito pela seguinte equação⁵ de diferenças 2.21:

$$y[n] = x[n] + \alpha y[n - K] \tag{2.21}$$

Se rearranjarmos os termos da equação para que todos as variáveis em y fiquem do mesmo lado da equação e, na sequência, aplicamos a transformada Z em ambos os membros, teremos:

$$(1 - \alpha z^{-K})Y(z) = X(z) \tag{2.22}$$

Finalmente temos a função de transferência (2.23) correspondente ao sistema:

$$H(z) = \frac{Y(z)}{X(z)} = \frac{1}{1 - \alpha z^{-K}} = \frac{z^K}{z^K - \alpha}$$
 (2.23)

Uma das formas de estimar a resposta de magnitude em função do valor do tempo de delay K e fator de atenuação/ganho α é expressar H(z) em termos de módulo $|H(K,\alpha)|$, bem como, de maneira conveniente, utilizando uma substituição $z=e^{j\omega}$.

$$|H(e^{j\omega})| = \frac{1}{|1 - \alpha e^{-j\omega K}|}, \qquad -\pi \leqslant \omega \leqslant \pi$$
 (2.24)

Nota-se pela expressão do ganho dada pela equação (2.24) que seu valor tem valores de res-

⁵Para um critério de estabilidade o coeficiente α da equação 2.21 tem que ser menor ou igual a 1 (0db).

posta periódica indo de um valor mínimo e subindo para um valor máximo.

Supondo o valor de $\alpha=1$ (0 dB), para simplificar os cálculos, a amplitude da resposta reduzse a:

$$H(w) = \frac{1}{2|\sin(\omega M/2)|}$$
 (2.25)

Note ainda que para $\alpha > 0$ são produzidos picos de ressonância em:

$$\sin(\omega K/2) = 0$$

$$\omega \frac{K}{2} = p\pi, \quad p = 0, 1, 2, ..., K - 1$$

$$w_p = 2\pi \frac{p}{K}$$
(2.26)

Ou seja, em todos harmônicos pares do filtro.

Ademais, esses filtros são utilizados em toda sorte de efeitos de sons, principalmente no universos de instrumentos musicais. Vários desses filtros podem ser usados por exemplo para simular uma reverberação.

Por último, vamos falar do modelo proposto para o projeto deste trabalho, no qual consiste de uma versão mais generalista do *feedback comb-filter*. Este modelo propõe a alocação de um filtro casual $H_l(z)$ na malha de realimentação, em vez de apenas um ganho de atenuação α . A função de transferência 2.22 pode ser então reescrita como:

$$H(z) = \frac{1}{1 - H_l(z)z^{-K}}$$
 (2.27)

NOTA

Para o critério de estabilidade do sistema, a amplitude de resposta do filtro $H_l(z)$ deverá ser menor que 1 em todas as frequências, i.e, $|H_l(e^{j\omega T})|<1, \forall \omega T\in [-\pi,\pi)$

2.3 CONVERSÃO ANALÓGICA DIGITAL

2.3.1 Considerações Iniciais

2.3.2 Conversão Por Aproximações Sucessivas

Resumidamente, conforme pode ser observado na figura 2.6 este tipo de conversor utiliza uma técnica de realimentação para relacionar uma voltagem analógica de entrada com um código

digital correspondente (conforme os N bits de resolução do conversor). No início do processo de conversão o *shift register* e o *holding register* são zerados. Na primeira etapa de conversão o MSB (bit mais significativo) do *holding register* é colocado em nível alto (1 lógico) e os demais mantidos em nível baixo (0 lógico). É, então, realizada uma comparação entre o resultado de saída do conversor D/A (V_O) e o sinal de entrada (V_{IN}). Se $V_O < V_I N$, o nível "1" é mantido para o MSB, caso contrário é substituído por "0". A etapa seguinte repete o mesmo processo para o 2-SB. Isso continua até que todos os N bits tenham sido verificados. A decisão de manter o nível lógico "1" ou substituir por "0" é realizada pelo comparador e pelo registrador de aproximação sucessiva. O controle lógico controla o início e o fim de cada etapa de aproximação e o resultado destas etapas são retidas no *holding register*. O sinal de saída é válido apenas quando todo o processo for concluído e isto é sinalizado pelo sinal de *status* do controle lógico.

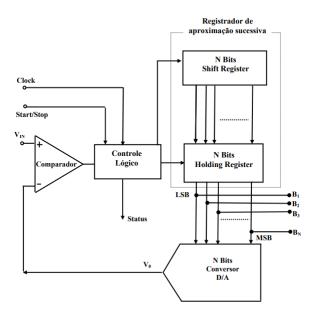


Figura 2.6: Conversor A/D de aproximações sucessivas.

2.3.3 Dificuldades Práticas de Conversores ADs

Apesar do princípio de funcionamento de um conversor AD ser relativamente simples, em suma, a operação desse dispositivo não é uma simples conexão de um sinal analógico na entrada de um microcontrolador. Listamos aqui algumas das dificuldades naturalmente encontradas:

— Intervalo de Tensão de Entrada: Bem, se conectarmos uma guitarra que produz em seus captadores digamos valores em $\pm 100 mV$ nãó será possível conectar diretamente essa tensão num conversor de um microcontrolador que espera valores entre 1V a 3V. Neste caso é necessário que o sinal da guitarra seja amplificado e modificado para que ele "ajuste-se" ao ADC.

- Tensão de Referência: Um ADC não tem uma noção absoluta de tensão, em outras palavras, sua tarefa é comparar sua entrada com a tensão de referência e sua saída numa proporção de 2. Assim, uma saída precisa recai na qualidade da referência e isso limita a acurácia⁶ em geral.
- Ruído e filtragem: Sinais no mundo real contém frequências indesejadas, no nosso caso, uma guitarra ligada numa cadeira de pedais com fontes de alimentação cuja frequência da rede elétrica gira torno de 50 60Hz. Nesse caso filtros são necessários para remover esse ruído ainda de iniciar a conversão ADC propriamente dita. Vale apontar, conforme seção 2.1.2 que um filtro passa-baixa é também necessário para evitar-se o efeito de aliasing.

2.4 CONVERSÃO DIGITAL ANALÓGICA

2.5 COMUNICAÇÃO SERIAL I2C

O protocolo I^2C (Inter Integrated Communication ou Comunicação entre Integrados) é um protocolo síncrono half duplex a dois fios do tipo mestre-escravo, criado pela *Philips* com objetivo de facilitar o desenvolvimento de sistemas modulares para televisores e outros aparelhos eletrônicos de consumo geral (??).

O funcionamento do protocolo baseia-se em alguns princípios básicos e usa duas linhas bidirecionais:

- Serial data (SDA);
- Serial Clock (SCL).
- 1. A informação presente na linha de dados (SDA) somente e lida durante a fase alta da linha de clock (SCL);
- 2. Somente é permitido alterar o nível da linha de dados (SDA) durante a fase baixa da linha de *clock* (SCL).
- 3. Quando o barramento não está em uso, ambas as linhas permanecem desligadas (e, portanto forças as em nível "1"pelos resistores de *pull-up*).

2.5.1 Formato de Dados

Como o protocolo em questão permite a coexistência de diversos dispositivos em um mesmo barramento, é necessário que cada um possua identificação ou endereço próprio.

⁶text

O formato básico de um comando I^2C é constituído por 7 bits de endereço⁷, utilizados para especificar o dispositivo escravo a ser acessado, seguidos por um bit indicador de leitura/escrita, em geral é o LSB, chamado de R/\overline{W}

 $-R/\overline{W}=0$: significa que o modo mestre escreverá dados no dispositivo em modo escravo. O mestre é o transmissor e o escravo o receptor⁸.

Normalmente o endereço de 7 *bits* é composto por duas partes: a primeira, de 4 *bits*, especifica o tipo de dispositivo escravo a ser acessado, no nosso caso o endereço do dispositivo MCP 4725. A segunda, de 3 *bits*, especifica um entre até oito dispositivos daquele tipo, o qual poderá ser acessado.

2.6 FERRAMENTAS COMPUTACIONAIS

2.6.1 Code Compose Studio

2.6.2 WinFilter

O *WinFilter* é uma ferramenta de *software* criada com o objetivo de provê a realização de projetos de filtros digitais. Ele possui uma interface gráfica bastante simples e bem intuitiva (KUNDERT, 2004). Esse *software* pode facilmente projetar filtros IIR, bem como filtros FIR e ainda pode gerar códigos do projeto em linguagem C e também em código VHDL. Os modelos de filtro digitais, no entanto, são limitados a apenas esses modelos abaixo:

- Butterwoth;
- Chebyshev I;
- Bessel;
- Retagunlar; e
- Cosseno Levantado.

Todos os filtros IIR são transformados do domínio S para o domínio Z com uma transformação bilinear 9 e o método de correção de dobramento espectral (aliasing).

O *WinFilter* é composto por uma caixa de diálogo à esquerda, conforme visto na figura **??**, e a direita uma série de disposição dos gráficos de resposta do filtro correspondente.

⁷Existem uma extensão de endereçamento utilizando 10 - bits mas são raras as redes de dispositivos I^2C que consigam esgotar a quantidade de endereços de 7 - bit, ou seja, raramente essa possibilidade é utilizada.

⁸Em todos os casos o dispositivo *master* é responsável por toda a transmissão

⁹Bilinear Transform: https://en.wikipedia.org/wiki/Bilinear_transform

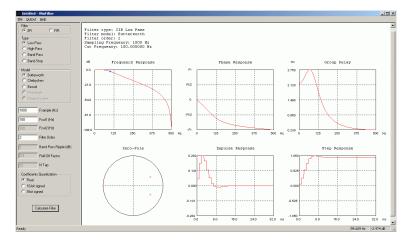


Figura 2.7: Aparência do Programa WinFilter - versão 0.8 de 06-08-2004

Como pode ser observado, há também botões para que seja aumentado ou atenuado alguns parâmetros do filtro, tais como taxa de amostragem, frequência de corte 1, frequência de corte 2, ordem do filtro dentro outros. O botão "Calculate" pega os parâmetros selecionados e os mostram através do do display de gráficos à direita do programa.

A reposta em frequência, fase e grupo de delay são calculados. Os zeros e polos são plotados no plano Z. A resposta do filtro ao impulso unitário também é mostrada.

Uma importante ferramente é que você pode avaliar nos gráficos a direita com o cursor do mouse os valores do gráfico em determinado ponto espeficicamente, conforme visto na figura ??:

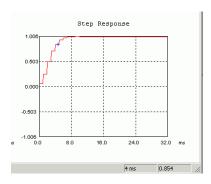
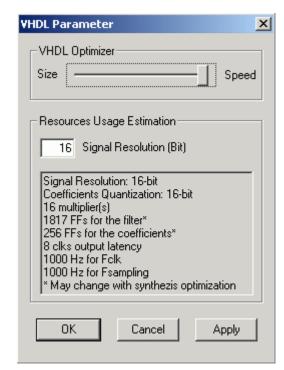


Figura 2.8: Valor lido no gráfico por meio do cursor do mouse. 4ms - 0.854

No menu *Output* (figura 2.9(a))o programa permite que o código na linguagem C pode ser gerados bem como os gráficos ora mostrados na região à direita do programa também possam ser exportados em um *Graphic Interchange Format* - GIF. Além disso pode ser exportado o código gerado via VHDL em dois modelos (figura 2.9(b)): Sized ou Speed Optimized (modo de velocidade otimizada). Ambos os modos conseguem velocidades acima de 160 Mhz num dispositivo, por exemplo, modelo Ep1c3t144 Ciclone (grade-4) FPGA





(a) Opções de exportação do Programa

(b) Opções VHDL

Figura 2.9: Menu Output - programa WinFilter

3 IMPLEMENTAÇÃO DO PROJETO

3.1 BLOCO 0 - CONVERSÃO A/D NO MSP430

3.1.1 Análise de Hardware

Antes do sinal chegar ao microcontrolador para o correto processamento do sinal de áudio, será necessário, conforme já relatamos, amostrar esse sinal através de valores corretamente quantizados. Para isso, conforme abordado na seção 2.3 deste trabalho, é necessário utilizar um Conversor Analógico Digital - ADC.

O modelo do MSP 430 em questão (MSP430F5529LP) possui um ADC interno de 12 (doze) bits (ADC12). Ou seja, é possível representar em níveis de pulso até 4096 níveis. Algumas características podemos listar pois será objeto de avaliação dentro do projeto (DAVIES, 2008).

- Resolução de 12 bits monotônica, sem perdas de código;
- Velocidade nominal de até 200.000 amostras por segundo (200 Ksps), utilizando a técnica de aproximação sucessivas (SAR);
- Operação de com diversas referências internas de tensões: 1.5V, 2.0V, ou 2.5V com consumo típico de aproximadamente $250\mu A$ quando em operação;
- Canais de entrada exclusivos para sensor de temperatura interno, tensão de alimentação e tensões de referências externas;
- 16 memórias de conversão com controle independente de cada uma, inclusive com a capacidade de especificar o canal de entrada e referência;
- Fonte de *clock* selecionáveis por softwares;

O coração de funcionamento desse módulo do microcontrolador consiste basicamente no seguinte:

- (i) O processador usa dois níveis de tensões selecionáveis: V_{R^+} e V_{R^-} afim de determinar o valor mínimo e máximo do conversor;
- (ii) Uma saída digital (N_{ADC}) é setado no nível máximo (4095 = 0FFFh) quando o valor de entrada for igual ou até mesmo maior que V_R^+ . De modo semelhante o valor digital (N_{ADC}) será zero quando o valor de entrada for igual ou menor que V_{R^-} .

(iii) A equação básica da conversão é:

$$N_{ADC} = 4095. \frac{V_{in} - V_R^-}{V_R^+ - V_R^-}$$
 V_{in} : Tensão de entrada. (3.1)

- (iv) Em especial, o módulo ADC12_A é configurado por dois registros de controle: o ADC12CTL0 e ADC12CTL1.
- (v) O modo de funcionamento do conversor (conversão simples ou sequência de canais) pode ser configurado pelos *bits* CONSEQx (registrador ADC12CTL1);
- (vi) Após isso, seleciona-se o endereço inicial da memória de conversão, pelos *bits* CSTAR-TADDx (registrador ADC12CTL1);
- (vii) Por fim, liga-se o conversor (*bit* ADC12CTL0:ADC12ON=1) e habilitam-se as conversões (*bit* ADC12CTL0:ENC=1).7

3.1.2 Requisitos de Hardware para a Tempo de Amostragem

3.1.2.1 Contextualização

Um ponto importante a ser considerado, quando convertemos um sinal analógico qualquer numa sequência de valores digitais, é a precisão que estes valores representam o sinal original.

É claro que, na prática, é conveniente, para a escolha da taxa de amostragem, usar frequências muito maiores do que 2 vezes a do sinal e isso ocorre, por exemplo, quando possível. Como é o caso de sinais de áudio, especialmente em CDs players, em que a frequência de amostragem é de 44, 1 kbytes por segundo onde o que nos leva a 2 vezes a frequência máxima que podemos ouvir que é de 20 kHz.

Por outro lado, o microcontrolador, em especial para a aplicação ora pretendida, são equipamentos alimentados por bateria e o consumo do dispositivo, nesse caso, é um requisito muito importante. Como a complexidade na obtenção das amostras aumenta em função da quantidade de amostragem que pode fazer e a potencialidade do microprocessador usado, é extremamente importante a escolha viável de uma taxa de amostragem (figura ??) que atendam aos requisitos do projeto, ponderados com as limitações do equipamento em questão (BRAGA, 2012).

3.1.2.2 Tempo de Amostragem do ADC12 do μC MSP430

O conversor ADC do μC aguarda a ocorrência de um sinal de disparo de conversão (SAMP-CON) que pode ser originado de uma das quatro fontes¹ selecionadas pelos bits SHSx (registrador

¹SHS_1 por exemplo é proveniente da interrupção de um evento de comparação em um dos canais do timer A (saída TA1).

Taxa de amostragem (amostragens por segundo)	Uso
8k	Walk-talkies, intercomunicadores, microfones sem fio
11,025 k	Áudio MPEG, subwoofer e outros de menor fidelidade
16k	Extensão para telefone, VoIP e Woip
22,050 k	PCM e MPEG de baixa qualidade
32k	NICAM, Rádio Satélite, e microfones sem fio de alta qualidade
44,056k	Áudio do sistema NTSC de TV
44,1 k	Áudio CD, MPEG1 em MP3, VCD. SVCD. PAL e microfones sem fio encriptados
47,5	Gravador de som PCM – primeiros tipos
48 k	Som do vídeo digital profissional, TV digital, som do DVD e filmes – SDI e HD-SDI, compressores e outros equipa- mentos de som
50 k	Primeiros gravadores de som digital como os da 3M dos anos 70
50,4 k	Gravador Mitsubishi X-800
88,2 k	Equipamentos de som digital, visando CDs de 44,1 k, mixers, equalizadores, câmaras de eco, etc.
176,4 k	Gravadores de som HD-CD e produção de CDs
192 k	Áudio em DVD, DVD LPCM, Som Blu-ray e som HD-DVD
352,8 k	Digital eXtreme Definition usado na gravação de Super Audio CDs
2 822,8 k	SADC com modulação delta-sigma processo conhecido como Dirtect Stream Digital da Sony e Philips
5 644,8 k	RSD de Taxa dupla, no sistema de 1 bit Direct Stream Digital x2 – Usado em gravadores profissionais DSD

Figura 3.1: Algumas taxas de amostragem utilizadas na prática

ADC12CTL1). Quando SAMCOMP = 0, todas as entradas analógicas ficam em alta impedância, caso contrário (SAMCOMP = 1), uma entrada Ax pode ser modelada como um circuito RC, passa baixa, durante o tempo de amostragem da conversão (t_{sample}).

Uma equação, conforme o Guia do Usuário da Família de Microcontroladores MSP430x5xx, pode ser usada para cálculo do valor mínimo da taxa de amostragem para uma conversão de n-bits, no qual n é igual a quantidade de bits de resolução do conversor.

$$t_{sample} > (R_s + R_i) \cdot \ln(2^{n+1}) \cdot C_i + 800ns$$
 (3.2)

A equação 3.2 é oriunda de uma análise de um circuido *RC* em descarregamento cuja resposta no domínio do tempo da tensão de saída é dada por:

$$V_{out} = V_{in}e^{-t/RC}$$

Temos no caso, para uma quantização dos valores de tensão de entrada valores que podemos mensura-los em MSB e LSB. Considerando o caso mais simples onde a tensão de entrada estaria entre um bit 0 e 1 de uma quantização com apenas n byte (2ⁿ LSB's) obtemos:

$$\frac{V_f}{V_i} = e^{-t/RC} \Rightarrow \ln\left(\frac{V_f}{V_i}\right) = -\frac{t}{RC}$$

$$\ln\left(\frac{\frac{1}{2}LSB}{2^n LSB}\right) = -\frac{t}{RC} \Rightarrow \boxed{t = RC.\ln(2^{n+1})}$$
(3.3)

Por conseguinte, com SHP = 1 temos o modo de amostragem temporizada. O tempo de amostragem será determinado por um *timer* interno, que é configurado de acordo com os bits SHT1x e SHT0x (registrador ADC12CTL0). Os *bits* SHT1x determinam o tempo de amostragem (em ciclos de clock do conversor) para as memórias ADC12MEM8 até ADC12MEM15, tal como os *bits* SHT0x determinam o tempo de amostragem para as memórias ADC12MEM0 até ADC12MEM7.

Em suma, calculado o tempo de amostragem

- 3.2 BLOCO 1 PROJETANDO UM FILTRO FIR
- 3.3 BLOCO 2 IMPLEMENTANDO O PITCH-SHIFTER
- 3.4 BLOCO 3 DELAY TIME
- 3.5 BLOCO 5 CONVERSÃO D/A COMUNICAÇÃO I^2C E MCP4725

3.5.1 Limitações do MSP430F5529LP

Dentro do contexto do projeto de avaliação de desempenho de um microcontrolador no processamento de sinais digitais de áudio, o modelo em questão não possui um conversor Digital Analógico Integrado. Dessa forma é necessário um módulo externo responsável para a conversão das amostras digitais do μC .

3.5.2 Características do Hardware e Operação

A interface I^2C implementada nos MSP430 possui as seguintes características, dentre outras:

- Transferencia de byte e word;
- Suporte de endereçamento de 7 a 10 bits;
- Velocidade de 100 a 400 Kbps;

A operação da interface USART no modo I^2C é selecionada pelos bits UxCTL:SYNC = 1 e UxCTL:I2C = 1. O módulo do MSP430F5529 pode funcionar em quatro modos de comunicação:

transmissor mestre, receptor mestre, transmissor escravo e receptor escravo. No caso do projeto, precisamos apenas avaliar o desempenho do modo transmissor mestre pois apenas enviaremos os dados ao MCP4725.

A seleção entre a operação no modo mestre é feita pelo bit U0CTL:MST: que em nível "1"teremos o modo ativado. A seleção entre a transmissão é feita pelo bit I2CTCTL:TRX, a qual depende do modo de operação da I^2C : Para o modo mestre e modo de transmissão teremos TRX=1.

Além disso, quando o módulo funciona como transmissor, existem ainda duas possibilidades de operação: a contagem automática do número de *bytes* transmitidos (*bit* 12CTCTL:I2CRM=0) ou controle manual dessa operação (*bit* I2CTCTL:I2CRM = 1). O controle automático do número de butes transmitidos utiliza um registrador para armazenar a quantidade total de butes a ser transmitida (excluindo-se o primeiro de controle). Um contador interno é inicializado com o valor desse registrador e decrementado a cada *byte* transmitido. Quando o contador chega a zero, a transmissão pode ser automaticamente finalizada por uma condição de parada.

Assim, os passos para realizar uma transmissão utilizando o modo mestre com contagem automá

4 SIMULAÇÕES E RESULTADOS

- 4.1 DIAGRAMA TEMPORAIS
- 4.2 RESULTADO DO SISTEMA REALIZADO

5 CONCLUSÕES

5.1 REALIZAÇÃO DO PROJETO

O projeto foi executado dentro das limitações impostas de hardware do uC MSP430F5529LP no quesito de seu desempenho de conversão digital analógica, bem como suas interrupções, período de amostragem bem como sua integração com o conversor Digital-Analógico MCP4725 através da interface I^2C .

Não foram avaliados, no entanto, o desempenho do dispositivo na aplicação dos filtros digitais e o modelo ora projetado no *software* Matlab que demonstrou o efeito de *reverb-shimmer* em si. Muito embora, essa parte do projeto estivesse dentro do escopo inicial do trabalho, a sua realização se daria com melhores resultados com a utilização de um DSP específico para esta aplicação, nesse caso a utilização do TMS320F2837xS DelfinoTM.

Foram constatados que o efeito *reverb-shimmer* possui uma grande complexidade em termos de estabilidade, pois, conforme observado nas simulações, a malha de realimentação com o bloco de *delay* 's aleatórios podem deixar o sistema instável e com isso efeitos indesejados no resultado final.

Dentro dessa realidade podemos dizer que o objetivo do trabalho foi alcançado com respeito ao entendimento claro do modelo matemático e suas implicações na escolha de se projetar um efeito seletivo em frequência, entender suas limitações dentro do contexto de filtros digitais, seu critério de estabilidade e consubstanciar elementos necessários para que seja aplicado dentro de um contexto de projeto de *hardware*.

5.2 AUTO-CRÍTICA

Considerando a seção 5.1, vale destacar, por ora, que a realização em hardware foi a maior dificuldade encontrada dentro do projeto por conta das escolhas dos parâmetros limitantes, tais como:

- 1. Resolução da conversão 12 bits;
- 2. Período de Amostragem do *Timer*;
- 3. Imprecisão nas amostras coletadas;
- 4. Impossibilidade de trabalhar com ponto flutuante.

Diante disso foi necessário concluir o trabalho apenas entendendo as limitações de hardware e escolhendo seus parâmetros baseado nos conceitos de processamento digitais de sinais e não apenas em testes cegos de desempenho. Por outro lado, não se avaliou o desempenho com os códigos ora projetados no MATLAB para o uC em questão, mesmo este sendo o modelo mais modesto.

5.3 MODELOS PARA TRABALHOS FUTUROS

REFERÊNCIAS BIBLIOGRÁFICAS

ALBAR, N. *Tutorial: Efeito de Guitarras*. 2007. Cifraclub. Disponível em: https://www.cifraclub.com.br/aprenda/guitarra/tutoriais/81/.

BRAGA, N. C. *Curso de Eletrônica - Eletrônica Digital - 2*. [S.l.]: Instituto Newton C. Braga, 2012.

CHAKRABORTY, S. Advantages of blackman window over hamming window method for designing fir filter. *International Journal of Computer Science & Engineering Technology (IJCSET)*, 2013. ISSN 2229-3345.

DAVIES, J. H. *MSP430 Microcontroller Basics*. NEWNES, 2008. ISBN 0750682760. Disponível em: http://www.ebook.de/de/product/7025920/john_h_davies_msp430_microcontroller_basics.html.

HAYKIN, S.; VEEN, B. V. *Sinais E Sistemas*. Bookman, 2001. ISBN 9788573077414. Disponível em: https://books.google.com.br/books?id=tdNYclZwaYIC.

III, J. O. S. *Physical Audio Signal Processing for Virtual Musical Instruments and Digital Audio Effects*. [S.l.]: W3K Publishing, 2010. ISBN 0974560723.

KUNDERT, A. *WinFilter: The easiest way to design a Digital Filter*. 2004. Disponível em: http://http://www.winfilter.20m.com/>.

LYNN, P. A.; FUERST, W. *Introductory Digital Signal Processing with Computer Applications with 3.5 Disk.* 2nd. ed. New York, NY, USA: John Wiley & Sons, Inc., 1998. ISBN 0471976318.

OPPENHEIN, R. W. S. A. V. Discrete-Time Signal Processing. [S.l.]: Prentice-Hall, 1998.

ROBERTS, C. T. M. R. A. Digital Signal Processing. [S.l.]: Addison-Wesley Company, 1987.

APÊNDICES

Code: "audio.m": Código MATLAB responsável pela realização do efeito shimmer numa amostra de Áudio:

```
clc;
       clear all;
2
       info = audioinfo('quitar.wav')
       [y,Fs] = audioread('guitar.wav', 'native');
       voiceL = y(1:1000000,1);
       voiceR = v(:, 2);
       for j = 1:15
      voiceL = [voiceL, bitshift(voiceL(:,\dot{\eta}),-1)]; % shift once to the right
           voiceR = [voiceR, bitshift(voiceR(:,j),-1)];
10
       end
11
12
      voice = [voiceL];%todas as taxas de bits por amostras de 16bits ...
13
       %voice = voice/max(max(abs(voice)));
14
15
       output12bits = 2\^4.*voice(:,5);%coluna 5 da esquerda 12bits e
16
       %coluna 20 do audio direito tbm
17
       %12bits
18
       output10bits = 2 ^6.*voice(:,7);
19
       output8bits = 2^8.*voice(:,9);
       output4bits = 2 ^12.*voice(:,13);
21
22
       audiowrite('guitar12bits.wav',output12bits,info.SampleRate);
23
       audiowrite('guitar10bits.wav', output10bits, info.SampleRate);
24
       audiowrite('guitar8bits.wav', output8bits, info.SampleRate);
25
       audiowrite('guitar4bits.wav', output4bits, info.SampleRate);
26
27
       info = audioinfo('quitar12bits.wav')
28
       info = audioinfo('quitar10bits.wav')
       info = audioinfo('guitar8bits.wav')
       info = audioinfo('quitar4bits.wav')
31
32
33
       %Amostrando os sinais no tempo
34
       figure(1)
35
       hold on
       t = linspace(0,1/info.SampleRate,length(voice));
37
       plot(t, voice(:,1)); %16 bits
       %plot(t,output12bits);%12 bits
39
       %plot(t,output10bits);%10 bits
40
      plot(t,output8bits); %8 bits
41
       %plot(t,output4bits);%4 bits
42
```

```
legend('sinal 16 bits','sinal 8 bits');
43
       hold off;
44
       % comparacao valores maximos
      Max12bits = max(2 \land 4.*voice(:,5))
48
      Max16bits = max(voice(:,1))
49
50
       %amostrando o sinal no dominio da freq
51
       output12bits = double(output12bits);
52
       Y1 =
               fft(output12bits);
53
       N = Fs;
       transform = fft(output12bits, N) /N;
       magtransform = abs(transform)/abs(max(abs(transform)));
56
       num_bits = length(magtransform);
57
       plot([0:1/(num_bits/2-1):1], magtransform(1:num_bits/2))
58
       % faxis = linspace(-Fs/2,Fs/2,N);
59
       % figure()
60
       % plot(faxis, magtransform);
61
       xlabel('frequency(Hz)')
62
       %projetar o filtro
       [b,a] = butter(8,0.1,'low');
65
       H = freqz(b,a,floor(num_bits/2));
66
       hold on
67
       figure()
68
      plot([0:1/(num_bits/2 -1):1], abs(H), 'r');
69
      hold off
       figure()
71
       output12bits_filtrado = filter(b,a,output12bits);
       plot(output12bits, 'b')
73
       hold on
       plot (output12bits_filtrado, 'r')
75
       %normalizando
76
       output12bits filtrado = ...
77
          output12bits_filtrado/max(abs(output12bits_filtrado));
       legend('audio 12 bits', 'audio 12bits filtrado');
       audiowrite('guitar12bitsfiltrado.wav',output12bits_filtrado,info.SampleRate);
79
       hold off
       %oitavador
       quitar oitavado = pitchShift(output12bits,1024,256,2);
       guitar_oitavado_filter = filter(b,a,guitar_oitavado);
       %pequeno delay
86
       leftout=output12bits; % set up a new array, same size as old one
87
88
```

```
N=100; % delay amount N/44100 seconds
89
90
       for n=N+1:length(guitar_oitavado_filter)
91
       leftout(n) = output12bits(n)' + guitar_oitavado_filter(n-N);
           approximately 1/4 second echo
       output12bits = double(output12bits);
       Y1 =
               fft(output12bits);
96
       N = Fs:
       transform = fft(output12bits, N) /N;
       magtransform1 = abs(transform)/abs(max(abs(transform)));
       num_bits = length(magtransform1);
100
       plot([0:1/(num_bits/2-1):1], magtransform1(1:num_bits/2))
101
102
       % faxis = linspace(-Fs/2,Fs/2,N);
       % figure()
103
       % plot(faxis, magtransform);
104
       hold on
105
       leftout = double(leftout);
106
       Y1 =
               fft(leftout);
107
       N = Fs;
       transform = fft(leftout, N) /N;
109
110
       magtransform2 = abs(transform)/abs(max(abs(transform)));
       num_bits = length(magtransform2);
111
       plot([0:1/(num_bits/2-1):1], magtransform2(1:num_bits/2))
112
       % faxis = linspace(-Fs/2,Fs/2,N);
113
       % figure()
114
       % plot(faxis, magtransform);
115
       xlabel('frequency(Hz)')
116
       figure()
117
       plot(leftout)
118
       hold on
119
       plot (output12bits)
120
       legend('sinal de 12 bits','sinal com pitchshift+delay')
121
       leftout = leftout/max(abs(leftout));
122
       output12bits = output12bits/max(abs(output12bits));
123
124
       audiowrite('shimmerA.wav',leftout,44100)
125
```

Code: "mcp4725.c- Cálculo do Conversor DAC de 12 bits. (amostragem Linear):

```
#include <msp430.h>
#include <stdint.h>
#include "mcp4725.h"

#include "lib/lcd/lcd.h"

#include "lib/dma/dma.h"
```

```
#include "lib/port/port.h"
6
       #include "lib/clock/clock.h"
7
       #include "lib/adc12/adc12.h"
       #include "lib/timers/timer.h"
       #include "lib/serial/serial.h"
10
11
       #define MCP4725 0x62
12
       #define mcpON
13
       #define mcpOFF1K
14
       #define mcpOFF100K 2
15
       #define mcpOFF500K 3
16
17
       uint16_t adcResult;
       uint16_t data = 0, write;
19
20
       int main(void) {
21
       watchDogStop();
22
       portInit();
23
24
       lcdInit();
25
       lcdClear();
       clockInit();
28
       clockSetDCO(1000000);
29
       clockSelect(DCO, SMCLK);
30
       clockSelect(DCO, MCLK);
31
32
       adc12Init();
33
       portRoute2Perif(P6,0);
34
       //timerSetup(B0, ACLK, UP, 3276, 1000);
       TB0CTL
                 = TBSSEL ACLK
                                                  // Select ACLK as clock source
37
       MC UP
                                      // Setup but do not count
38
       TBCLR;
                                      // Clear timer
39
40
       TBOCCRO = 327;
                                                 // Convert every 100ms
41
       TBOCCR1 = 100;
                                                 // This can be anything
42
       TB0CCTL0 = CCIE;
43
       TBOCCTL1 = OUTMOD_3;
                                                  // Set/reset
       dmaEnable(0);
46
       dmaTrgr(0,DMA_ADC12IFGx);
47
       dmaAddr(0,&ADC12MEM0,DMA_FIXED,&adcResult,DMA_FIXED);
48
       dmaMode(0,DMA_RPT_SINGLE_TRANSFER);
49
       dmaSize(0,1);
50
51
       serialInit(I2C);
52
```

```
53
       __enable_interrupt();
54
       //mcpWrite(0x2FF);
       volatile uint16_t recData[4096];
58
       uint16_t index = 4096;
59
60
       while(index) {
61
       while(!write);
62
       recData[--index] = adcResult;
       mcpWrite(index);
       write = 0;
66
       while(1);
68
69
       void mcpWrite(uint16_t data) {
70
       uint8_t vector[2];
71
       vector[0] = (data >> 8) & 0x0F;
72
                           ) & 0xFF;
       vector[1] = (data
       serialI2CSendData(MCP4725, vector, 2);
75
76
       #pragma vector=TIMER0_B0_VECTOR
77
       __interrupt void isr_tb0_ccr0 () {
78
       write = 1;
79
       adcDisable();
       adcEnable();
81
```