# Table des matières

PRESENTATION DE LA ROM CONTROLEUR	3
L'IDENTIFICATEUR DE LA ROM CONTROLEUR (IDDISK)	3
LES FONCTIONS STANDARD DE LA ROM CONTROLEUR	
GENERALITES DU SYSTEME PHYSIQUE	5
LES REGISTRES SYSTEME	
LE RAMDISK	
LES FORMATS SUR SUPPORTS MAGNETIQUES	
LE QDD	
Structure d'une piste QDD	
Correspondance système des secteurs QDD	7
LE FLOPPY	
Structure d'une piste simple densité	
Structure d'une piste double densité	
Entrelacements système pour floppy	
LES TEMPORISATIONS	
LE CYCLIC REDUNDANCY CHECK	
Nécessité du CRC	
Principe de calcul du CRC	
Optimisation du calcul du CRC	
GENERALITES DU SYSTEME LOGIQUE	13
STRUCTURE DU SECTEUR DE NOM DE DISQUETTE	13
STRUCTURE DE LA FAT	
STRUCTURE D'UNE ENTREE DE FICHIER DANS LE CATALOGUE	
LE FICHIER SCRATCH.DOS	14
CHARGEMENT DE LA FAT - CAS D'UNE FAT DE 160 OCTETS	14
RECHERCHE D'UN BLOC LIBRE DANS LA FAT POUR LE FLOPPY	14
REGISTRES MONITEUR	
LES ENTREES STANDARD DU SYSTEME D'EXPLOITATION DU CONTROLEUR	
\$A004/\$E004 : Fonctions standard	
\$A007/\$E007 : Lancement du boot	
\$A00A/\$E00A : Formatage	
\$A00D/\$E00D: Chargement de la FAT	
\$A010/\$E010 : Ouverture d'un fichier \$A013/\$E013 : Effacement du fichier courant	
\$A016/\$E016 : Egjacement au fichier courant	
\$A019/\$E019 : Création d'un fichier	
\$A01C/\$E01C : Recherche d'un bloc libre	
\$A01F/\$E01F: Initialisation d'une opération sur un bloc	
\$A022/\$E022 : Clôture d'une opération en écriture	
\$A025/\$E025 : Fonctions standard avec numéro de secteur réel (QDD exclusivement)	
PROCEDURES STANDARD DU SYSTEME LOGIQUE	
Lecture d'un fichier:	
Sauvegarde d'un fichier sans écrasement:	
Sauvegarde d'un fichier avec écrasement :	
Effacement d'un fichier :	
ROUTINE TYPE DE GESTION DE FICHIER	19
PROGRAMMATION DES DIFFERENTS CONTROLEURS	23
LE THMFC1	23
Les registres disque	
Les opérations automatiques	
La lecture automatique d'un secteur	
L'écriture automatique d'un secteur	
La lecture automatique de l'adresse	
LE WD2793 (CONTROLEUR INTERNE DU TO9)	
Les registres disque	26

# Table des matières

Lecture ou écriture d'un secteur (READ SECTOR - WRITE SECTOR)	26
Lecture d'une adresse (READ ADRESS)	
Lecture d'une piste (READ TRACK)	
Ecriture d'une piste (WRITE TRACK)	
DESASSEMBLAGE DES ROMS CONTROLEURS	28
CONTROLEUR INTERNE DES TO8, TO8D ET TO9+ (THMFC1) - 1ERE BANQUE	28
CONTROLEUR INTERNE DES TO8 ET TO8D (THMFC1) - 2EME BANQUE	36
CONTROLEUR INTERNE DU TO9+ (THMFC1) - 2EME BANQUE	43
CONTROLEUR INTERNE DU TO9 (WD2793)	51
CONTROLEUR EXTERNE CD90-351 VERSION A (THMFC1) - 1ERE BANQUE	57
CONTROLEUR EXTERNE CD90-351 VERSION A (THMFC1) - 2EME BANQUE	63
CONTROLEUR EXTERNE CD90-351 VERSION A (THMFC1) - 3EME BANQUE	69
CONTROLEUR EXTERNE CD90-351 VERSION A (THMFC1) - 4EME BANQUE	72
CONTROLEUR EXTERNE CD90-351 VERSION B (THMFC1) - 1ERE BANQUE	78
CONTROLEUR EXTERNE CD90-351 VERSION B (THMFC1) - 2EME BANQUE	83
CONTROLEUR EXTERNE CD90-351 VERSION B (THMFC1) - 3EME BANQUE	
CONTROLEUR EXTERNE CD90-351 VERSION B (THMFC1) - 4EME BANQUE	92
CONTROLEUR EXTERNE CD90-640	98
CONTROLEUR EXTERNE CD90-015	104
CONTROLEUR EXTERNE CQ90-028	
CONTROLEUR NANORESEAU VERSION III	116
SOURCES	122

## PRESENTATION DE LA ROM CONTROLEUR

## L'identificateur de la ROM contrôleur (IDDISK)

Les 3 caractères débutant toute ROM moniteur donnent une évaluation des capacités du moniteur à gérer ses périphériques:

Adresse			
MO	TO	Caractère	Signification
\$A000	\$E000	M D Q R	Contrôleur Thomson Micro-Informatique Contrôleur Western Digital Contrôleur QDD Contrôleur de nanoréseau
\$A001	\$E001	T FAT de 160 octets K FAT de 80 octets	
\$A002	\$E002	D C	Double densité Simple densité
\$A003	\$E003	\$XX	Checksum de l'identificateur de ROM

Le caractère en \$A001/\$E001 renseigne sur la taille de la FAT, et donne donc une idée du nombre de pistes du support. Une FAT de 160 octets implique un disque de 80 pistes. Une FAT de 80 octets implique un disque de 40 pistes ou moins.

On peut remarquer que le caractère contenu à l'adresse \$A002/\$E002 est le même que celui qui est renvoyé dans DKSTA (\$204E/\$604E) lors de l'initialisation moniteur d'un contrôleur disque (DKSTA est en fait initialisé par le programme, sans rapport nécessaire avec le registre \$A002/\$E002).

Les exceptions sont à réserver pour les ROM nanoréseau dont l'identificateur n'a qu'une signification restreinte : « REC » pour la version 3, « RES » pour la version 2, etc... A l'initialisation du moniteur, seul le premier caractère ("R") renseigne alors sur la présence d'un contrôleur nanoréseau.

Ces trois premiers caractères permettent à certains logiciels de savoir comment traiter les données du support.

Le caractère en \$A003/\$E003 est le checksum, soit la somme des trois premiers caractères augmentée de \$55. La validité de ce checksum renseigne le système, au reset, sur la présence d'une ROM contrôleur. Il renseigne aussi l'ExtraMoniteur sur le type de support qu'il aura à gérer. Lors de son initialisation, l'ExtraMoniteur reconnaît quatre types de contrôleur d'après le checksum d'IDDISK et met à jour leur caractéristique :

Checksum	Densité	Pistes par face	Secteurs par piste	Octets par secteur
\$27	Simple	40	16	128
\$28	Double	40	16	255
\$30 et \$34	Simple	25	XX	128
Autre	Double	80	16	255

Pour le test de reconnaissance par l'ExtraMoniteur, seuls les bits 0 à 5 du checksum sont significatifs. Si vous concevez un nouveau contrôleur, veillez à ce que votre checksum d'IDDISK corresponde bien aux possibilités du lecteur ou inversement.

## Les fonctions standard de la ROM contrôleur

Les appels aux différentes fonctions de la ROM contrôleur ont des entrées normalisées (ici, avec leur nom officiel).

Les 3 premières entrées concernent les opérations physiques de base, dont la structure logicielle interne varie en fonction des contraintes de chaque contrôleur :

\$A004/\$E004 DKCONT Fonctions standard (équivalant à \$E82A sur TO et au SWI de code \$26 sur MO)

\$A007/\$E007 DKBOOT Lancement du boot

\$A00A/\$E00A DKFMT Formatage

Suivent les 8 entrées relatives au système d'exploitation logique. Cet embryon de système d'exploitation a été utilisé par toute une gamme de logiciels (ColorPaint, Polyphonia,...) lorsque le système n'assurait pas l'exploitation logique des lecteurs de disquette (sur MO, TO7 et TO7-70) et comporte de pratiques raccourcis de fonctions. Les routines concernées ont à peu de choses près toujours la même structure logicielle, car n'ayant pas beaucoup évolué. Les registres d'entrée et de retour sont invariables :

\$A00D/\$E00D	LECFA	Lecture de la FAT
\$A010/\$E010	RECFI	Recherche d'un fichier
\$A013/\$E013	RECUP	Effacement d'un fichier
\$A016/\$E016	ECRSE	Ecriture d'un secteur
\$A019/\$E019	ALLOD	Allocation de départ (allocation d'une entrée de fichier dans le catalogue)
\$A01C/\$E01C	ALLOB	Allocation d'un bloc
\$A01F/\$E01F	MAJCL	Mise à jour cluster
\$A022/\$E022	FINTR	Fin du transfert

Pour les contrôleurs QDD, il existe une entrée de plus :

\$A025/\$E025 Fonctions standard avec numéro de secteur réel

... et éventuellement :

\$A028/\$E028 Fonctions système avec numéro de secteur réel

## GENERALITES DU SYSTEME PHYSIQUE

## Les registres système

MO	TO	Signification
\$2048	\$6048	Mot de commande pour l'opération
		Ce registre peut contenir les valeurs suivantes:
		\$01 Demande d'initialisation du contrôleur
		\$02 Lecture d'un secteur
		\$04 Passage du lecteur en simple densité
		\$08 Ecriture d'un secteur
		\$10 Passage en double densité
		\$20 Recherche de la piste 0
		\$40 Recherche de la piste dont le numéro se trouve en \$204A/\$604A
		\$80 Demande de vérification (écriture ou formatage)
\$2049	\$6049	Numéro de lecteur
		Le numéro de lecteur peut varier de 1 à 3 pour les lecteurs disquettes. Jusqu'à 4 pour les ordinateurs gérant le RamDisk (TO8, TO8D et TO9+)
\$204A	\$604A	Extension du numéro de piste
		Ce registre est généralement à 0 en guise d'extension à 16 bits du numéro de piste. Dans le cas de la
		lecture d'un secteur QDD réel, il sera différent de 0 et les registres \$204C-\$204D/\$604C-\$604D
		contiendront le numéro de secteur appelé (de 1 à 400).
\$204B	\$604B	Numéro de piste
		Ce registres contient le numéro de piste appelé, de 0 à 79 pour la double densité, de 0 à 39 pour l??????
		et de 0 à 24 pour le QDD si l'appel de piste doit être interprété.
\$204C	\$604C	Numéro de secteur
		Ce registre contient le numéro de secteur appelé de 1 à 16. Idem pour le QDD si l'appel de secteur doit
		être interprété. Dans le cas où il s'agit du numéro de secteur QDD réel, les registres \$204C-\$204D/\$604C-
		\$604D contiennent le numéro de secteur (de 1 à 400) et le contenu du registre \$604A doit être différent
****	4/0/15	de 0.
\$204D	\$604D	Facteur d'entrelacement pour formatage.
\$204E	\$604E	Code de l'erreur physique (retour de programme)
		Ce registres peut contenir les valeurs suivantes:
		\$01 Disquette protégée en écriture
		\$02 Erreur de piste \$04 Erreur de secteur
		\$08 Erreur sur les données
		\$10 Lecteur non prêt
		\$20 Erreur de vérification (écriture ou formatage)
		\$40 Contrôleur non prêt
		\$80 Disquette non formatée
\$204F-\$2050	\$604F-\$6050	Pointeur sur le tampon mémoire du secteur
φ <b>∠</b> 04Γ-φ <b>∠</b> 030	φυυ4F-φυυ3U	Lors d'un transfert de secteur, ce registre contient le pointeur sur l'espace mémoire pour le transfert.
		Lors à un transfert de secteur, ce régistre conflient le pointeur sur respace memoire pour le transfert.

Les registres suivants, dans l'intervalle \$2051-\$2058/\$6051-\$6058, sont officiellement répertoriés de la façon suivante:

\$2051-\$2052/\$6051-\$6052 (TRACKO) Position de la tête du lecteur 0 \$2053-\$2054/\$6053-\$6054 (TRACK1) Position de la tête du lecteur 1 \$2055-\$2056/\$6055-\$6056 (TRACK2) Position de la tête du lecteur 2 \$2057-\$2058/\$6057-\$6058 (TRACK3) Position de la tête du lecteur 3

Ils sont en fait utilisés d'une autre façon:

MO	TO	Signification		
\$2051	\$6051	Non utilisé ou extension à 16 bits de la position des têtes pour le contrôleur 0		
\$2052	\$6052	Position des têtes pour les lecteurs 0 et 1 Il s'agit en fait du numéro de piste sur laquelle sont positionnées les têtes (inférieures et supérieures simultanément) des lecteurs 0 et 1.		
\$2053	\$6053	Non utilisé ou extension à 16 bits de la position des têtes pour le contrôleur 1		
\$2054	\$6054	Position des têtes pour les lecteur 2 et 3 Il s'agit en fait du numéro de piste sur laquelle sont positionnées les têtes (inférieures et supérieures simultanément) des lecteurs 2 et 3.		
\$2055-\$2056	\$6055-\$6056	Registre temporaire système Sur TO9, TO8, TO8D et TO9+, ce registre sert notamment comme tampon pour le pointeur de programme à exécuter en banque 1 du moniteur.		
\$2057	\$6057	Bits d'activation du lecteur		
\$2058	\$6058	Flag de densité		

MO	TO	Signification
\$20D3-\$20E2		Table des entrelacements de piste pour formatage Cette plage est utilisée pour recevoir les 16 numéros de secteurs organisés selon l'entrelacement demandé. (Voir Le Floppy/Entrelacements système pour le Floppy)

### Le RamDisk

Le RamDisk est un disque virtuel, composé exclusivement de mémoire vive, toujours en double densité et qui permet des accès plus rapides aux données que les supports magnétiques. De plus, il est créé en mémoire commutable à partir de la banque la plus éloignée, même si pour cela le système doit déplacer les fichiers CHG de plusieurs banques. Sa capacité peut être fixée au choix à 64, 128, 192, 256 ou 320 kilooctets. Chaque banque du RamDisk est divisée en 4 pistes de 16 secteurs double densité, comportant donc chacun 256 octets. Lors d'une opération RamDisk, la banque concernée est commutée dans l'espace cartouche (\$0000-\$3FFF sur TO); c'est d'ailleurs la raison pour laquelle le système d'exploitation RamDisk ne peut accéder à un secteur utilisateur s'il se trouve dans cette zone.

Les secteurs sont sauvegardés de l'adresse \$0000 vers l'adresse \$3FFF (entrelacement 1) pour les 4 pistes internes à chaque banque RamDisk tandis que les banques sont initialisées de la banque de numéro maximum vers la banque de numéro minimum.

Le nombre total de pistes varie en fonction de la capacité du RamDisk:

Taille du RamDisk	Nombre de pistes	Numéros de pistes
64	16	De 16 à 31
128	32	De 0 à 31
192	48	De 0 à 47
256	64	De 0 à 63
320	80	De 0 à 79

Dans la régularité physique d'un RamDisk, la piste 20 (FAT, catalogue et nom de disquette) fait exception: quelque soit la capacité du RamDisk, cette piste se trouve toujours dans la banque de numéro maximum, de l'adresse \$0000 à \$0FFF; pour un TO8 sans extension mémoire, c'est la banque 15; avec extension, c'est la banque 31. Voici donc les formules pour calculer le numéro de banque et l'offset d'un secteur RamDisk, BanqueMax étant la banque de numéro maximum et tout résultat d'opération restant entier:

Piste	RamDisk	Formule
20	Tous Adresse = \$0000	
	Tous	Banque = BanqueMax
Inférieure à 20	Tous Adresse = $((((Piste + 1) & 4) * 16) + (Secteur - 1)) *$	
	64 k	Banque = BanqueMax - ((Piste - 15) / 4)
	> 64 k	Banque = BanqueMax - ((Piste + 1) / 4)
Supérieure à 20	Tous	Adresse = (((Piste & 4) * 16) + (Secteur - 1)) * 256
	64 k	Banque = BanqueMax - ((Piste - 16) / 4)
	> 64 k	Banque = BanqueMax - (Piste / 4)

Au sein du système d'exploitation, un programme ré-étalonne le numéro de piste dans le cas d'un RamDisk de 64 kilooctets. Pour ramener l'intervalle des numéros de pistes de type RamDisk de 16-31 à 0-15, on soustrait 16 au numéro de piste et on comble le passage de la piste 20 en retirant 1 au numéro obtenu si la piste traitée va au-delà de la piste 20. On obtient donc un intervalle de 0 à 14. Le numéro de piste 20 étant conservé en l'état par la routine - parce qu'étant traité comme celui de la piste de FAT et de catalogue par les routines suivantes - l'éventualité de rencontrer le numéro de piste 37 (\$25), altéré, lui, par la routine de conversion, sèmerait la confusion, puisqu'en retirant 16 et 1 à 37, on obtient le numéro de piste... 20! C'est pourquoi il est exclu du traitement.

## Les formats sur supports magnétiques

Quand une information disque est transmise, en entrée ou en sortie, elle passe par le tampon prévu à cet effet, le « passe-plat » entre le lecteur et de processeur. L'écriture commencerait alors dès l'instant où la commande d'écriture serait activée. Vous vous réjouiriez d'avoir sauvegardé vos données sur le disque mais - surprise! - lors de la lecture de vos données, vous vous rendriez compte que vous n'obtenez ce que vous avez sauvegardé qu'une fois de temps en temps, au mieux avec les données de fin de piste en début de lecture, au pire avec un décalage de un ou plusieurs bits.

Lorsqu'une disquette est formatée, le contrôleur commande l'écriture de deux types de mots sur la piste : les mots de données et les mots de synchronisation. Les mots de synchronisation sont des marquages qui permettent de placer la lecture ou l'écriture en bonne position pour la transmission des mots de données, un « bip » de répondeur. Après ce « bip », qui a toujours une structure binaire relative à la densité du formatage, la transmission est étalonnée de telle façon que le premier bit suivant capturé, le mot de synchronisation passé, soit bien toujours le bit de poids fort de la première donnée. Inutile de dire que sans les mots de synchronisation, les données de la disquette risqueraient d'être transmises avec un décalage dont la force varierait en fonction du bon vouloir du lecteur.

Il serait intéressant de savoir ce qui s'inscrit réellement sur la disquette.

En double densité, le mot de synchronisation utilisé est \$A10A mais ce n'est pas ce que le lecteur écrit sur la piste. Pour le contrôleur THMFC1 par exemple, le tampon est divisé en deux registres 8 bits, corrélatifs mais bien distincts. Le premier, auquel on peut accéder en lecture comme en écriture, permet de transférer la partie significative du mot (bits de données). Le deuxième registre, auquel on ne peut accéder qu'en écriture, permet de programmer la partie « synchro » (bits de synchro), qui décidera selon sa nature du type mot transmis, synchronisation ou donnée. La réalité physique est légèrement différente. Le mot \$A10A contient pourtant toutes les informations nécessaires pour dévoiler sa véritable identité. Prenons donc le premier octet de ce mot et intercalons un bit à 0 entre chaque bit. Agissons de même avec le deuxième mais en décalant le résultat d'un bit vers la gauche. Puis ajoutons les deux résultats :

\$4489 est le mot physique inscrit sur la piste, mot de synchronisation utilisé en général sur les lecteurs acceptant la norme MFM. Lorsque la tête magnétique rencontre un bit à l'état 1, il s'opère un changement de la magnétisation. Lorsqu'elle rencontre un bit à l'état 0, elle maintient l'état de magnétisation dans lequel elle se trouve. Les bits à 1 sont donc les seuls à générer des impulsions magnétiques. Mais les bits à 0 ne doivent pas être trop nombreux et provoquer un maintien de la magnétisation trop long si l'on ne veut pas sortir, malgré les irrégularités de fonctionnement d'un lecteur, du processus de synchronisation et donc qu'il soit transmis des données décalées. Or c'est justement la particularité du mot de synchronisation. (etc... [pas fini !])

### Le ODD

Une disquette QDD est gérée en simple densité, simple face (paire) et dotée d'une seule piste concentrique. Lorsqu'une opération concernant les données est demandée, le moteur est lancé, la tête du lecteur se déplace sur la piste. Lorsqu'elle se trouve en fin de piste et que l'on demande une nouvelle opération, elle revient automatiquement en début de piste.

### Structure d'une piste QDD

Sur la piste d'une disquette QDD sont écrits au formatage une amorce, les 400 secteurs numérotés de 1 à 400 et l'intervalle jusqu'à la fin de la piste:

	Nombre de données	Valeur de données
	Amorce de piste	
Espaces	2796	\$16
	Secteur (400 fois)	
Marquage identificateur	1	\$A5
N° secteur (Poids fort)	1	\$XX
N° secteur (Poids faible)	1	\$XX
Checksum identificateur *	1	\$XX
Espaces	10	\$16
Marquage secteur	1	\$5A
Données secteur	128	\$XX
Checksum secteur *	1	\$XX
Espaces	17	\$16
	Fin de piste	
Espaces	Variable	\$16

<sup>\*</sup> La valeur des checksums QDD est la somme de tout octet précédant ces checksums jusqu'au marquage inclus.

Pour conserver le même système d'exploitation logique pour tous les périphériques permettant la sauvegarde, périphérique cassette exclu, le système simule un découpage en pistes et secteurs de la piste QDD. Ainsi, les secteurs QDD peuvent être sollicités selon la norme d'appel de tout secteur en plaçant un numéro de piste variant entre 0 et 24 en DKTRK (\$604A-4B) et un numéro de secteur variant entre 1 et 16 en DKSEC (\$604C), en même temps que de pouvoir être sollicités en plaçant leur numéro réel variant entre 1 et 400 en DKSEC (\$604C-4D) si le registre \$604A est différent de 0.

#### Correspondance système des secteurs QDD

Une routine se charge d'interpréter les numéros de piste (\$604B) et secteur (\$604C) en numéro de secteur QDD et est sollicitée par les routines du QDD lorsque le contenu de \$604A est à 0. Afin d'éclairer cette sombre procédure de calcul, voici le tableau récapitulatif des formules utilisées pour les correspondances QDD:

Piste	,	Secteur	Correspondance QDD
0		1-4	(Secteur*4)+381
0		5-8	(Secteur*4)+367
0		9-12	(Secteur*4)+350
0		13-16	(Secteur*4)+336

1	Tous	(Secteur*4)+317
2	Tous	(Secteur*4)-2
3-8	Tous	(Secteur*4)+((8-Piste)*64)
9-14	Tous	(Secteur*4)+((14-Piste)*64)-1
15-19	Tous	(Secteur*4)+((20-Piste)*64)-2
20-24	Tous	(Secteur*4)+((Piste-20)*64)-3

On peut remarquer que l'entrelacement système d'une piste QDD est de 4, pour permettre les différentes opérations intermédiaires entre chaque appel et traiter une piste moniteur en une seule passe. Mais le perfectionnement ne s'arrête pas là. Sachant que la piste 20 est la première à être appelée lors d'une opération sur un fichier, cette piste commence donc au secteur 1. Les pistes suivant la piste 20 sont les premières à être sollicitées : l'entrelacement de 4 par rapport au numéro du dernier secteur de la piste 20 est respecté. Viennent ensuite les pistes précédant la piste 20 : l'entrelacement est respecté toutes les 6 pistes, tant que faire se peut. On voit donc bien que l'agencement spécifique d'une piste QDD permet de traiter les données de fichiers avec un minimum de passages.

Ci-après, la table des correspondances entre ces deux modes d'appel, numéros de secteurs horizontalement et de "pistes" verticalement:

	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16
0	385	389	393	397	387	391	395	399	386	390	394	398	388	392	396	400
1	321	325	329	333	337	341	345	349	353	357	361	365	369	373	377	381
2	2	6	10	14	18	22	26	30	34	38	42	46	50	54	58	62
3	324	328	332	336	340	344	348	352	356	360	364	368	372	376	380	384
4	260	264	268	272	276	280	284	288	292	296	300	304	308	312	316	320
5	196	200	204	208	212	216	220	224	228	232	236	240	244	248	252	256
6	132	136	140	144	148	152	156	160	164	168	172	176	180	184	188	192
7	68	72	76	80	84	88	92	96	100	104	108	112	116	120	124	128
8	4	8	12	16	20	24	28	32	36	40	44	48	52	56	60	64
9	323	327	331	335	339	343	347	351	355	359	363	367	371	375	379	383
10	259	263	267	271	275	279	283	287	291	295	299	303	307	311	315	319
11	195	199	203	207	211	215	219	223	227	231	235	239	243	247	251	255
12	131	135	139	143	147	151	155	159	163	167	171	175	179	183	187	191
13	67	71	75	79	83	87	91	95	99	103	107	111	115	119	123	127
14	3	7	11	15	19	23	27	31	35	39	43	47	51	55	59	63
15	322	326	330	334	338	342	346	350	354	358	362	366	370	374	378	382
16	258	262	266	270	274	278	282	286	290	294	298	302	306	310	314	318
17	194	198	202	206	210	214	218	222	226	230	234	238	242	246	250	254
18	130	134	138	142	146	150	154	158	162	166	170	174	178	182	186	190
19	66	70	74	78	82	86	90	94	98	102	106	110	114	118	122	126
20	1	5	9	13	17	21	25	29	33	37	41	45	49	53	57	61
21	65	69	73	77	81	85	89	93	97	101	105	109	113	117	121	125
22	129	133	137	141	145	149	153	157	161	165	169	173	177	181	185	189
23	193	197	201	205	209	213	217	221	225	229	233	237	241	245	249	253
24	257	261	265	269	273	277	281	285	289	293	297	301	305	309	313	317

Remarque : Le boot QDD se trouve au secteur QDD numéro 68, c.a.d en piste 7 secteur 1 et non en piste 0 secteur 1 comme pour le floppy.

## Le floppy

Les disquettes utilisées dans les lecteurs floppy sont constituées de plusieurs pistes bouclées. Leur nombre peut varier jusqu'à 80 pistes par face. Chaque piste comporte 16 secteurs constitués de 128 ou 256 octets selon la densité.

## Structure d'une piste simple densité

	Nombre de données	Valeur de données										
	Amorce de piste											
Intervalle	16	\$FF										
	Secteur (16 fois)											
Espaces	6	\$00										
Marquage identificateur *	1	\$FEC7										
N° piste	1	\$XX										
N° de face	1	Toujours \$00										
N° secteur	1	\$XX										
Taille du secteur	1	\$00										
CRC identificateur	2	\$XXXX										

### Généralités du système physique

Intervalle	12	\$FF
Espaces	6	\$00
Marquage de données *	1	\$FBC7
Données secteur	128	\$XX
CRC secteur	2	\$XXXX
Intervalle	22	\$FF
	Fin de piste	
Intervalle	Variable	\$FF

<sup>\*</sup> Les marquages identificateur et de données assurent en même temps la synchronisation

## Structure d'une piste double densité

	Nombre de données	Valeur de données
	Amorce de piste	
Intervalle	30	\$4E
	Secteur (16 fois)	
Espaces	12	\$00
Synchronisation	3	\$A10A
Marquage identificateur	1	\$FEFF
N° piste	1	\$XX
N° de face	1	Toujours \$00
N° secteur	1	\$XX
Taille du secteur	1	\$01
CRC identificateur	2	\$XXXX
Intervalle	22	\$4E
Espaces	12	\$00
Synchronisation	3	\$A10A
Marquage de données	1	\$FBFF
Données secteur	256	\$XX
CRC secteur	2	\$XXXX
Intervalle	44	\$4E
	Fin de piste	
Intervalle	Variable	\$4E

## Entrelacements système pour floppy

Les entrelacements ont la particularité de permettre la temporisation des accès aux secteurs. Selon le temps d'exécution du traitement des informations entre deux appels disque et si l'entrelacement est judicieusement choisi, il assure un positionnement presque immédiat sur le secteur suivant.

Table des	entre	lacements:	svstème	de 1	à	15
Tubic ucs	CITTIC	idocinonio,	3 <b>9</b> 3 <b>1</b> 5 1 1 1 5	ac i	u	

	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16
1	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16
2	1	9	2	10	3	11	4	12	5	13	6	14	7	15	8	16
3	1	12	7	2	13	8	3	14	9	4	15	10	5	16	11	6
4	1	5	9	13	2	6	10	14	3	7	11	15	4	8	12	16
5	1	14	11	8	5	2	15	12	9	6	3	16	13	10	7	4
6	1	9	4	12	7	15	2	10	5	13	8	16	3	11	6	14
7	1	8	15	6	13	4	11	2	9	16	7	14	5	12	3	10
8	1	3	5	7	9	11	13	15	2	4	6	8	10	12	14	16
9	1	10	3	12	5	14	7	16	9	2	11	4	13	6	15	8
10	1	9	6	14	3	11	8	16	5	13	2	10	7	15	4	12
11	1	4	7	10	13	16	3	6	9	12	15	2	5	8	11	14
12	1	5	9	13	4	8	12	16	3	7	11	15	2	6	10	14
13	1	6	11	16	5	10	15	4	9	14	3	8	13	2	7	12
14	1	9	8	16	7	15	6	14	5	13	4	12	3	11	2	10
15	1	16	15	14	13	12	11	10	9	8	7	6	5	4	3	2

## Les temporisations

Si une routine gérant des opérations disquette est développée, il est impératif de respecter les temporisations imposées par le constructeur, afin que les composants électroniques fragiles ou non protégés ne soient pas détériorés.

## Le Cyclic Redundancy Check

#### Nécessité du CRC

Comment détecter efficacement une erreur dans une zone de données ?

Si l'on utilisait un checksum, l'opération consisterait donc à ajouter les mots de données les uns aux autres, à ajouter éventuellement une valeur fixe et sauver ce résultat en fin de secteur. Mais on sait que les irrégularités mécaniques d'un lecteur peuvent ne provoquer d'erreur que sur un seul bit, les données en étant du coup ou décalées, ou altérées. Pour peu que deux bits de même position relative à la taille du checksum soient intervertis, le secteur sera déclaré correct, bien que les données qu'il contienne aient changé. Dans le cas d'un checksum, une erreur dans une zone de données peut malheureusement être facilement contrebalancée par une autre. Or il est nécessaire d'élaborer un système de détection d'erreur plus sûr.

Le CRC permet la détection des erreurs dans la zone d'identification et la zone de données de chaque secteur. Son intérêt est de tester chaque bit de la zone de données et de détecter près de 100% des erreurs au bit près.

### Principe de calcul du CRC

Le principe de calcul est plus simple qu'il n'y paraît.

Le calcul débute à partir d'une valeur 16 bits pour l'initialisation, que nous appellerons CRC, puisque c'est sur lui que le calcul agit et qu'il contiendra la valeur finale. La routine de calcul va tester alors simultanément les bits du CRC et les bits de la zone à traiter, du bit de poids fort vers le bit de poids faible. Si le bit testé du CRC est à 1 et que le bit testé de la zone est à 0, le programme va opérer un ou exclusif entre le résultat et le CRC-CCITT (le générateur polynomial utilisé pour la plupart des calculs de CRC 16 bits soit \$11021, pris à \$1021 puisque le bit de poids fort est hors champ d'un registre 16 bits) à partir de la position courante plus un bit. Si le bit testé du résultat est à 0 et que le bit testé de la zone est à 1, la même opération sera effectuée. Dans les deux autres cas, il ne se produira rien.

Tout au long du calcul, le CRC se construit et change d'état en fonction de son propre état et de celui des données qu'il vérifie, conservant une trace de la différence entre ses propres variations et les données rencontrées. Le bit 0 du CRC-CCITT est fondamental. Il est le seul bit dont on peut être certain qu'il positionnera à 1 le bit 0 du CRC s'il se produit un changement dans la comparaison. Sa seule présence ne garantirait pas néanmoins la détection d'une erreur, puisqu'il suffirait de passer 16 bits pour que l'information soit perdue et que le secteur soit déclaré correct. L' « enroulement » du test activé par les autres bits (bits 12 et 5) assure plus ou moins une récupération de l'erreur détectée au bit 0. En fin de calcul, le résultat a donc conservé une trace réelle ou sous-entendue de l'erreur.

Le principe de calcul est illustré par la routine suivante, bien que non officielle (les données de la zone à traiter sont perdues pour ajouter à la clarté du programme) :

```
CRC
          LDD
                   #$E295
                            Fixe la valeur de départ du CRC
          LDX
                   #256
                            256 octets à traiter
          LDU
                   #ZONE
                            Pointeur sur la zone à traiter
* Fixe la taille pour le nombre de bits à tester par octets
CRC0
          LDY
                   #8
                            8 bits par octet
                                                    ----- Principe de calcul
* Teste le bit de CRC (et positionne le CRC pour le XOR avec le CRC-CCITT)
                            Décale le CRC
CRC1
          ASLB
          ROLA
                            | d'un bit vers la gauche
          BCS
                   CRC2
                            Si bit à 1, teste état du bit de zone
* Si bit de CRC à 0
          ASL
                   . TJ
                            Teste le bit de zone
                   CRC3
                            Si bit de zone à 1, XOR avec le CRC-CCITT
          BCS
          BRA
                   CRC4
                            Sinon, bit suivant
* Si bit de CRC à 1
CRC2
                            Teste le bit de zone
          ASL
          BCS
                   CRC4
                            Si bit de zone à 0, XOR avec le CRC-CCITT. Sinon, suivant
* Commute les bits du CRC-CCITT
                   #$10
CRC3
          EORA
                            Ou exclusif du CRC avec le CRC-CCITT (poids fort)
          EORB
                   #$21
                            Ou exclusif du CRC avec le CRC-CCITT (poids faible)
 Bit suivant
CRC4
          T.EAY
                   -1,Y
                            | Si les 8 bits n'ont pas été traités,
                            | boucle sur le bit suivant
          BNE
                   CRC1
* Donnée suivante
          LEAU
                            Pointeur sur la donnée suivante
          T.E.AX
                   -1.X
                              Si toutes les données de la zone n'ont pas été traitées,
          BNE
                   CRC0
                              boucle sur la donnée suivante
          RTS
* Zone de stockage des données à traiter
ZONE
          RMB
                   256
```

#### Généralités du système physique

Il est à savoir que cette procédure de calcul est suivie aussi pour les calculs de CRC sur disquette PC formatée en MFM double densité. Le calcul de CRC des données ne se fait plus alors sur une zone de 256, mais de 512 octets.

Les routines de calcul du CRC dans les différentes ROM contrôleur peuvent varier suivant l'évolution de leur optimisation par les programmeurs au fur et à mesure des développements.

### Optimisation du calcul du CRC

En vue d'optimiser la vitesse du programme, plutôt que de traiter bit par bit, la procédure ci-dessus revient à dire que si l'on calcule le masque M adéquat, l'opération de calcul du CRC par groupe de 8 bits revient à faire séquentiellement :

```
CRC = (CRCLow^*2^8) XOR (M^*2^12) XOR (M^*2^5) XOR (M^*2^1)
```

... puisque le CRC-CCITT a les bits 12, 5 et 0 positionnés à 1. Le masque M devrait tenir compte en même temps des bits entrants et des bits sortants qui, comme nous l'avons déjà vu, sont toujours pris en ligne de compte du fait de l'enroulement. Le calcul du masque M serait donc :

M = CRCHigh XOR donnée8bits XOR (donnée8bits/2^4)

... ce qui donne le résultat suivant :

```
* Calcul du CRC
* D = Valeur de départ du CRC
* Y = Nombre d'octets de données
* U = Pointeur sur les données
MCRC
            STD
                 CRC
                              Mémorise le CRC
            LDB
                  CRCH
                              Lit le CRCHigh
MCRC0
            EORB
                              Masque pour les bits sortants
                  ,U+
            PSHS B
            LSRB
            LSRB
                                Masquage des
            LSRB
                                bits entrants
            LSRB
            EORB
* Masque pour M*2^1
                              Pour 16 bits
            CLRA
            STD
                  MASK1
                              Mémorise le masque
* Masque pour M*2^5
            ASLB
            ROLA
            ASLB
            ROLA
            ASLB
                                Décalage de 5 bits
                                vers la gauche
            ROLA
            ASLB
            ROLA
            ASLB
            ROLA
            STD
                  MASK5
                              Mémorise le masque
* Masque pour M*2^12
            ASLB
            ROLA
            ASLB
            ROLA
            ASLB
            ROLA
            ASLB
                                Décalage de 7 bits de plus
            ROLA
                                vers la gauche
            ASLB
            ROLA
            ASLB
            ROLA
            ASLB
            ROLA
            STD
                  MASK12
                              Mémorise le masque
* Calcul du CRC
            LDA
                  CRCL
                              Lit le CRCLow
            EORA MASK12
            EORA
                  MASK5
                                Effectue le masquage pour le CRCHigh
            EORA
                  MASK1
                              Efface le CRCLow
            CLRB
            EORB MASK12+1
            EORB MASK5+1
                                Effectue le masquage pour le CRCLow
            EORB MASK1+1
            STD
                  CRC
                              Mémorise le CRC
* Calcul suivant
```

#### Généralités du système physique

```
LEAY -1,Y
                                | Si pas fin des données,
                   MCRC0
                                calcul de CRC suivant
             RTS
                  *
1
                             Résultat du calcul du CRC
Poids fort du CRC
Poids faible du CRC
CRC
            EQU
CRCH
             RMB
CRCL
            RMB
                  1
MASK1
                   2
                                Masque pour M*2^1
             RMB
MASK5
             RMB
                   2
                                Masque pour M*2^5
MASK12
            RMB
                   2
                                Masque pour M*2^12
```

On comprend mieux dès lors le programme de calcul du CRC contenu notamment dans la 1ère banque des contrôleurs internes des TO8, TO8D et TO9+ :

```
* Calcul du CRC
* D = Valeur de départ du CRC
* Y = Nombre d'octets de données
* U = Pointeur sur les données
            PSHS B,A
                              Empile le CRC
MCRC
            LDA ,S
EORA ,U+
PSHS A
                             Lit le CRCHigh
MCRC0
                              Masque les bits sortants
            LSRA
            LSRA
            LSRA
                                Masque les bits entrants
            LSRA
            EORA ,S
            STA
TFR
                 ,S
                 A,B
                              Masque dans B
            LSRB
            LSRB
                                Ajuste masque pour M*2^5
            LSRB
            ASLA
            ASLA
                                 Ajuste masque
                                 pour M*2^12
            ASLA
            ASLA
            EORB 2,S
                              | Ajuste poids fort du
| masque M*2^5
            STB 2,S
            TFR A,B
EORA 2,S
                              Poids fort pour M*2^5
                              XOR poids fort pour M*2^12
            STA 1,S
                              Sauve poids fort CRC
            ASLB
                              Poids faible pour M*2^5
            EORB ,S
                              XOR poids faible pour M*2^1
            STB 2,S
LEAS 1,S
                              Sauve poids faible CRC
                              Rétablit la pile
                              | Caractère
| suivant
            LEAY -1,Y
            BNE MCRC0
            PULS A,B,PC
                             Récupère le CRC dans D et retour
```

## GENERALITES DU SYSTEME LOGIQUE

Chaque secteur a une capacité d'un maximum de 256 octets.

## Structure du secteur de nom de disquette

Ce secteur se trouve au secteur 1 de la piste 20 et est initialisé avec la valeur \$FF. Les 8 premiers octets du secteur contiennent le nom de la disquette, cadré à gauche et complété par des blancs. Le reste du secteur est inutilisé.

## Structure de la FAT

La table d'allocation des fichiers (FAT) se trouve au secteur 2 de la piste 20.

Les données contenues dans la FAT ont la structure suivante :

- Premier octet à \$00.
- Zone de la FAT inférieure (en deçà de la piste 20). La longueur de cette zone est fixe (40 blocs). La zone exclue, si elle existe, est initialisée à \$FE, la zone libre est initialisée à \$FF.
- Réservation de 2 blocs pour la piste 20 avec la valeur \$FE.
- Zone de la FAT supérieure (au-delà de la piste 20). La longueur de cette zone est variable selon la capacité du disque. La zone libre est initialisée à \$FF.
- Exclusion du reste du secteur avec la valeur \$FE

Lors de la création d'un fichier, le numéro du premier bloc logique libre est sauvé dans à l'offset 13 de l'entrée dans le catalogue. Les 8 secteurs du bloc sont mis à disposition pour la sauvegarde. Si la sauvegarde nécessite un bloc de plus, le numéro du bloc logique suivant est écrit à l'offset + 1 du numéro de bloc logique précédent dans la FAT. Sinon, on écrit à cet offset la valeur \$C0 plus le nombre de secteurs utilisés dans le bloc.

## Structure d'une entrée de fichier dans le catalogue

Le catalogue commence toujours à partir du secteur 3 de la piste 20 et se termine au secteur 16. Une entrée de fichier a une structure invariable de 32 octets. En simple densité, chaque secteur contiendra 4 entrées consécutives, en double densité 8.

- Offsets 0-7 : Nom du fichier, cadré à gauche, complété par des blancs.

Particularité de l'offset 0 : \$00 Entrée de fichier effacée

Lors de la recherche d'un fichier, cette entrée doit être passée. Lors

de la création d'un fichier, elle est disponible.

\$FF Fin du catalogue

Lors de la recherche d'un fichier, ce flag indique la fin du catalogue.

Lors de la création d'un fichier, la place est disponible.

utre Entrée valide de fichier

- Offsets 8-10 : Extension (suffixe) du fichier sur 3 octets, cadré à gauche, complété par des blancs.

BAS Fichier Basic
DAT Fichier de donnée
ASM Fichier assembleur
BIN Fichier binaire
MAP Fichier graphique
CHG Fichier cartouche
CFG Fichier palette

BAT Fichier auto-exécutable (AUTO.BAT)

POL Fichier Polyphonia

- Offset 11 : Type de fichier :

- \$00 pour un programme Basic ASCII et binaire

- \$01 pour des données Basic en ASCII
- \$02 pour un programme en langage machine (binaire)

etc..

- \$03 pour un fichier assembleur édité en ASCII

Il est à noter que, depuis lors, d'autres types de fichier ont été créés. Par exemple, \$0A pour les fichiers Paragraphe. Il est pourtant préférable d'utiliser les types standard que de créer un type particulier de fichier si cela ne se justifie pas. Les types courants combinés avec le flag de fichier sont les suivants :

- \$00 \$00 : Fichier Basic standard - \$00 \$FF : Fichier Basic sauvé en ASCII

 - \$02 \$00 : Fichier binaire (exécutable, graphique, etc...). La particularité de ce fichier est de ne pouvoir dépasser linéairement les 64 kilooctets, mais bénéficie de la présence de la taille du fichier

en tête de fichier et éventuellement de son adresse d'implantation.

-\$03 \$FF: Fichier Assembleur standard

-\$01 \$FF: Fichier de données en ASCII. Utilisé pour les fichiers de grande taille.

Il est fortement conseillé de se cantonner à ces combinaisons lors de la création d'un format, les fichiers binaires ayant une structure particulière, et éviter de fait la confusion lors de sa lecture ou de son écriture par un autre logiciel. Préférez personnaliser votre fichier par le suffixe.

- Offset 12 : Flag de fichier

- \$00 pour du binaire

- \$FF pour de l'ASCII

- Offset 13 : Numéro du premier bloc logique du fichier.

- Offsets 14-15 : Nombre d'octets utilisés dans le dernier secteur du fichier.

Lors de sa création, un fichier peut contenir exactement dans un ou plusieurs blocs. Ce cas entraîne une aberration notable : un bloc de plus sera alloué, un secteur dans le bloc et le nombre d'octets dans le dernier secteur de fichier sera mis à 0. Il se peut donc que le système d'exploitation assigne des blocs entiers... ne

contenant aucune donnée!

- Offsets 16-23 : Commentaire du fichier, cadré à gauche, complété par des blancs. Sinon à \$00.

Offset 24: Jour de création du fichier, de 1 à 31. Sinon 0.
Offset 25: Mois de création du fichier, de 1 à 12. Sinon 0.

- Offset 26 : Année de création du fichier, de 0 à 99. L'année de création n'est valide que si le jour et le mois de création sont

valides.

- Offsets 27-29 : Libre.

- Offset 30 : Mode de lancement du fichier CHG.

- Bits 0-5 : Nombre de banques nécessaires pour l'application CHG

- Bit 7 : Exécution à froid automatique de l'application si à 1. ATTENTION ! L'exécution automatique de l'application per constitute per en IMP mais en ISP. Le programme deit desse en principe protégare

l'application ne s'exécute pas en JMP mais en JSR. Le programme doit donc en principe protéger l'état de tous les registres utilisés et rendre la main à « Appel de programmes » par un RTS. Une

initialisation préalable est donc possible avant le lancement de l'application.

- Offset 31 : Checksum du nom de fichier pour un fichier CHG (somme des 8 octets du nom sur 8 bits).

Ce checksum protège le nom du fichier CHG. Si le fichier CHG est renommé par exemple sous Basic, il ne sera plus traité comme une application valide. Son nom ne s'affichera plus dans la fenêtre d' « appel de

programmes », si le checksum n'a pas été mis à jour.

### Le fichier SCRATCH.DOS

Le nom de fichier "SCRATCH.DOS" est utilisé pour sauver un fichier dans le mode avec écrasement. Le système logique sauve le fichier sous le nom de "SCRATCH.DOS"; si le fichier a été sauvé sans incidents, l'entrée de la sauvegarde précédente est effacée - si elle existe - et le fichier "SCRATCH.DOS" est renommé avec le nom de fichier courant. Ceci afin d'avoir toujours sur le disque une version valide du fichier si la sauvegarde n'a pu s'effectuer correctement.

## Chargement de la FAT - Cas d'une FAT de 160 octets

L'intérêt est d'accéder à tous les octets d'une FAT double densité à l'aide un mode d'adressage indexé signé avec accumulateur 8 bits (dont l'opérande serait de type "A,X").

Pour se faire, on swape les deux moitiés de la FAT et on fait pointer le registre d'adressage sur le milieu de cette FAT arrangée. Ainsi, si la valeur de l'accumulateur 8 bits va de \$00 à \$7F, on accède aux positions 128 à 255 du secteur et donc aux 128 premiers octets de la FAT. Si la valeur de l'accumulateur va de \$80 à \$FF, on accède aux positions 0 à 127 et donc aux 32 derniers octets de la FAT.

## Recherche d'un bloc libre dans la FAT pour le floppy

Deux procédures distinctes entrent en jeu.

La première cherche le bloc libre le plus proche du bloc courant en tendant vers le bloc 0 si le bloc courant est dans la première moitié de la FAT et en tendant vers le bloc maximum si le bloc courant est dans la deuxième moitié de la FAT. Cette procédure est utilisée pour l'allocation d'un bloc quelconque du fichier.

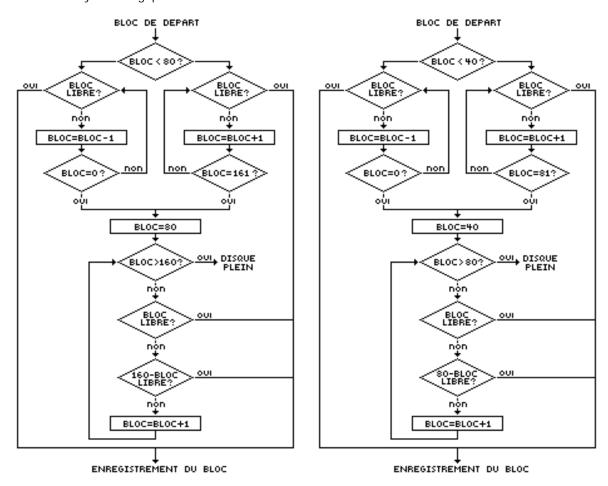
Si cette recherche est infructueuse, une recherche sur la totalité de la FAT est engagée en testant simultanément la disponibilité des blocs se trouvant de part et d'autre du bloc du milieu et en tendant vers les extrémités de la FAT. Cette procédure est utilisée pour l'allocation du premier bloc d'un fichier ou en dernier recours pour l'allocation d'un bloc quelconque.

Dans le cas d'une FAT simple densité, il faut bien évidemment veiller à ce que cette FAT soit précédée d'au moins 128 octets de valeur différente de \$FF, sinon le programme risque de retourner un bloc libre alors que la FAT est pleine. Généralement, les mémoires tampons des secteurs de données et de FAT sont consécutifs et initialisés à 0.

Cette routine peut donner une idée de la procédure de recherche d'un bloc libre sur Thomson, mais ignore visiblement la préférence de l'ExtraMoniteur à sélectionner les blocs de numéro pair.

Pour disque 80 pistes

Pour disque 40 pistes



## Registres moniteur

La définition de certains de ces registres et valeurs (dont le commentaire est marqué d'un \*) est imposée par les routines du moniteur, celle des autres étant en fait laissée au choix du programmeur (sauf pour les registres de \$60F9 à \$60FD, qui ont des usages différents selon les routines utilisées).

Néanmoins, ils ont été utilisés comme suit dans la plupart des routines élaborées par les programmeurs sur Thomson:

MO	TO	Signification
\$20E5	\$60E5	* Codes d'erreur du système logique
		0 : Pas d'erreur
		1 : Commande inconnue
		2 : Disque absent
		3 : * Erreur d'entrée-sortie
		4 : * Fichier inexistant
		5: * Disque plein
		Les extensions éventuelles de ces codes sont laissées au bon vouloir des programmeurs.
\$20E6	\$60E6	Code de l'opération logique demandée
		0 : - Initialisation du registre
		- * Clôture du fichier
		1 : * Lecture d'un fichier
		2 : * Ecriture d'un fichier sans écrasement
		3 : * Ecriture d'un fichier avec écrasement
		4 : Affichage du répertoire d'un disque
		5 : Formatage de la disquette
		Les extensions éventuelles de ces codes sont laissées au bon vouloir des programmeurs.
\$20E7-\$20E8	\$60E7-\$60E8	Pointeur sur le descripteur de fichier (11 caractères)
\$20E9-\$20EA	\$60E9-\$60EA	* Pointeur sur la mémoire tampon du secteur
\$20EB	\$60EB	* Type de fichier (\$00, \$01, \$02, \$03)
\$20EC	\$60EC	* Flag de fichier (\$00 ou \$FF)

\$20ED-\$20EE	\$60ED-\$60EE	* Pointeur sur la mémoire tampon de la FAT
\$20EF	\$60EF	Numéro de lecteur
\$20F0	\$60F0	* Code de l'opération logique en court
\$20F1-\$20F2	\$60F1-\$60F2	Pointeur sur la fin des données dans la mémoire tampon de secteur
\$20F3-\$20F4	\$60F3-\$60F4	Pointeur courant sur les données
\$20F5	\$60F5	Compteur de secteur
\$20F6	\$60F6	* Numéro du bloc courant/Checksum cassette
\$20F7-\$20F8	\$60F7-\$60F8	* Nombre d'octets dans le dernier secteur du fichier
\$20F9	\$60F9	Dernier secteur + 1 du bloc courant
\$20FA	\$60FA	Numéro du secteur courant des données
\$20FB-\$20FC	\$60FB-\$60FC	Numéro de la piste courante des données
\$20FD	\$60FD	Flag d'initialisation du contrôleur
		\$00 : Contrôleur non initialisé
		\$55 : Contrôleur initialisé

## Les entrées standard du système d'exploitation du contrôleur

## \$A004/\$E004: Fonctions standard

Cette entrée donne la possibilité d'exécuter diverses opérations fondamentales sous les modalités suivantes:

Reset du contrôleur (tout lecteur sauf RamDisk)

Registres d'entrée :

\$2048/\$6048 Code de commande \$01

Registres de retour :

 C de CC à 0, \$604E contient le code de densité du lecteur (« D » si double densité, « C » si simple). Si erreur, C de CC à 0 et code d'erreur dans \$204E/\$604E.

#### Lecture d'un secteur (tout lecteur)

Registres d'entrée :

\$2048/\$6048
 \$2049/\$6049
 \$204A-\$204B/\$604A-\$204B
 Numéro du lecteur
 Numéro de piste

- \$204C/\$604C Numéro de secteur (de 1 à 16)

- \$204F-\$2050/\$604F-\$2050 Pointeur sur la mémoire tampon de réception

Registres d'entrée pour QDD avec numéro de secteur réel:
- \$2048/\$6048 Code de commande \$02
- \$2049/\$6049 Numéro du lecteur
- \$204A/\$604A \$FF

\$204B-\$204C/\$604B-\$604C Numéro de secteur (de 1 à 400)

\$204F-\$2050/\$604F-\$2050 Pointeur sur la mémoire tampon de réception

Registres de retour :

- C de CC à 0. Si erreur, C de CC à 1 et code d'erreur dans \$204E/\$604E.

Passage en simple densité (floppy exclusivement)

Registres d'entrée :

\$2048/\$6048 Code de commande \$04

Registres de retour :

- Aucun

Ecriture d'un secteur (tout lecteur)

Registres d'entrée :

\$2048/\$6048 Code de commande \$08 (\$88 pour écriture avec vérification)

- \$2049/\$6049 Numéro du lecteur - \$204A-\$204B/\$604A-\$204B Numéro de piste - \$204C/\$604C Numéro de secteur

\$204F-\$2050/\$604F-\$2050 Pointeur sur la mémoire tampon de réception

Registres d'entrée pour QDD avec numéro de secteur réel:

- \$2048/\$6048 Code de commande \$08 (\$88 pour écriture avec vérification)

- \$2049/\$6049 Numéro du lecteur

- \$204A/\$604A \$FF

- \$204B-\$204C/\$604B-\$604C Numéro de secteur (de 1 à 400)

\$204F-\$2050/\$604F-\$2050 Pointeur sur la mémoire tampon de réception

Registres de retour

- C de CC à 0. Si erreur, C de CC à 1 et code d'erreur dans \$204E/\$604E.

Passage en double densité (floppy exclusivement)

Registres d'entrée :

- \$2048/\$6048 Code de commande \$10

Registres de retour :

- Aucun

Recherche de la piste 0 (floppy exclusivement)

Registres d'entrée :

- \$2048/\$6048 Code de commande \$20

Registres de retour :

- C de CC à 0. Si erreur, C de CC à 1 et code d'erreur dans \$204E/\$604E.

Recherche d'une piste quelconque (floppy exclusivement)

Registres d'entrée :

- \$2048/\$6048 Code de commande \$20 - \$204A-\$204B/\$604A-\$204B Numéro de piste (sur 16 bits)

Registres de retour :

- C de CC à 0. Si erreur, C de CC à 1 et code d'erreur dans \$204E/\$604E.

Remarque : dans le manuel, il est inscrit que le passage de densité peut provoquer une erreur mais elle n'est pas délivrée par les programmes eux-mêmes, puisque ceux-ci ne renvoient jamais d'erreur. Une erreur, donc, que seule la logique impose...

#### \$A007/\$E007 : Lancement du boot

Registres d'entrées :

Aucun

Registres de retour :

- Aucun

#### \$A00A/\$E00A: Formatage

Registres d'entrée :

- \$2048/\$6048 Code \$80 si vérification demandée, sinon \$00 (floppy exclusivement)

- \$204D/\$604D Facteur d'entrelacement de 1 à 15 (floppy exclusivement)

Registres de retour :

- C de CC à 0. Si erreur, C de CC à 1 et code d'erreur dans \$204E/\$604E.

### \$A00D/\$E00D : Chargement de la FAT

Registres d'entrée :

\$20ED/\$60ED Pointeur sur la mémoire tampon de FAT (128 ou 256 octets selon la densité)

Registres de retour :

- C de CC à 1 si erreur de chargement. O si pas d'erreur.

#### \$A010/\$E010: Ouverture d'un fichier

Registres d'entrées :

- La FAT a été chargée (entrée \$A00D/\$E00D)

\$20E9-\$20EA/\$60E9-\$60EA Pointeur sur la mémoire tampon de secteur \$20E7-\$20E8/\$60E7-\$60E8 Pointeur sur le descripteur de fichier (11 octets)

\$20F0/\$60F0
 \$20EB/\$60EB
 \$20EC/\$60EC
 Mode d'ouverture du fichier
 Type du fichier recherché
 Flag du fichier recherché

Registres de retour :

C de CC à 1 si erreur de chargement. Le registre \$20E5/\$60E5 contient le code d'erreur du système d'exploitation logique \$03 si I/O Error (aussi dans A). 0 si pas d'erreur

- \$20F9/\$60F9 Numéro du secteur de l'entrée du fichier dans le catalogue (aussi dans B). Si une sauvegarde avec

écrasement est demandée (\$03 dans le registre \$20F0/\$60F0), c'est le fichier nommé « SCRATCH.DOS » qui sera recherché. Si l'entrée du fichier n'a pas été trouvée, ce registre est à 0.

ATTENTION! Le registres C de CC n'est pas mis à 1 dans ce dernier cas.

\$20F6/\$60F6 Numéro du premier bloc de fichier

- \$20F5/\$60F5 Compteur de secteur à 0

- \$20F7-\$20F8/\$60F7-\$60F8 Nombre d'octets dans le dernier secteur du fichier (sur 16 bits) \$20FA-\$20FB/\$60FA-\$60FB Pointeur sur l'entrée du fichier dans le secteur (aussi dans Y)

### \$A013/\$E013: Effacement du fichier courant

Registres d'entrée :

- La FAT a été chargée (entrée \$A00D/\$E00D)

Le fichier à effacer doit avoir été recherché dans le catalogue au préalable (entrée \$A010/\$E010).

Registres de retour :

- C de CC à 1 si erreur de sauvegarde du secteur de catalogue. Le registre \$20E5/\$60E5 contient le code d'erreur du système d'exploitation logique \$03 si I/O Error (aussi dans A). 0 si pas d'erreur.
- Y contient le pointeur sur la mémoire tampon de FAT.
- L'entrée du fichier a été effacée, le secteur de catalogue a été sauvé, la FAT a été mise à jour mais pas sauvée sur le disque. Pour sauver la FAT, positionner le mode « écriture d'un fichier sans écrasement » (code \$02) et appeler la routine de clôture en \$A022/\$F022

#### \$A016/\$E016: Ecriture du secteur courant

Registres d'entrée :

- \$20E9-\$20EA/\$60E9-\$60EA Pointeur sur la mémoire tampon de secteur

Registres de retour

- Le secteur courant est sauvé sur le disque
- C de CC à 0. Si erreur, C de CC à 1, code d'erreur dans \$204E/\$604E, code contrôleur \$03 (IO Error) dans \$20E5/\$60E5, la FAT est rétablie
- On peut remarquer que pour faciliter le travail du programmeur, le registre Y pointe sur le début du secteur de sauvegarde.

#### \$A019/\$E019: Création d'un fichier

#### Registres d'entrées :

- La FAT doit avoir été chargée.

\$20E9-\$20EA/\$60E9-\$60EA
\$20E7-\$20E8/\$60E7-\$60E8
\$20F0/\$60F0
\$20EB/\$60EB
Pointeur sur la mémoire tampon de secteur
Pointeur sur le descripteur de fichier (11 octets)
Mode d'ouverture du fichier (\$02 ou \$03)
Type du fichier

Flag du fichier

- \$20EC/\$60EC Registres de retour :

- C de CC à 0. Si erreur, C de CC à 1, code d'erreur dans \$204E/\$604E, code d'erreur contrôleur dans \$20E5/\$60E5.

- \$20F6/\$60F6 Nouveau numéro de bloc

- Le secteur de catalogue à été sauvé sur le disque avec :

- Le nom de fichier initialisé (SCRATCH.DOS si code \$03, nom du fichier courant si code \$02)

Type de fichier initialisé

- Flag de fichier initialisé

- Bloc de départ du fichier initialisé

#### \$A01C/\$E01C: Recherche d'un bloc libre

## Registres d'entrée :

- La FAT doit avoir été chargée.

- \$20F6-\$60F6 Numéro du bloc courant

Registres de retour :

- Si FAT pleine, C de CC à 1 . Le registre \$20E5/\$60E5 contient le code d'erreur du système d'exploitation logique \$05 si « Disk Full » (aussi dans A). 0 et C de CC à 0 si pas d'erreur.

- \$20F9/\$60F9 Nouveau numéro de bloc. La nouvelle place dans la FAT passe de \$FF à \$00.

#### \$A01F/\$E01F: Initialisation d'une opération sur un bloc

Registres d'entrée :

\$20F6/\$60F6
 Numéro du bloc courant

Registres de retour :

- \$20F5/\$60F5 Nombre de secteur du dernier bloc (initialisé à 1 pour écriture de bloc)

- \$20FA/\$60FA Numéro du premier secteur du bloc (1 ou 9)

- \$20FB/\$60FB Numéro de piste (sur 16 bits)

## \$A022/\$E022 : Clôture d'une opération en écriture

### Registres d'entrée :

La FAT a été chargée (entrée \$A00D/\$E00D)

- Le fichier a été ouvert en mode sauvegarde

- \$20E9-\$20EA/\$60E9-\$60EA Pointeur sur la mémoire tampon de secteur

\$20E7-\$20E8/\$60E7-\$60E8 Pointeur sur le descripteur de fichier de 11 caractères

\$20F0/\$60F0 Mode d'ouverture du fichier (\$02 ou \$03)

#### Registres de retour :

- C de CC à 0. Si erreur, C de CC à 1 et code d'erreur dans \$204E/\$604E.
- Si le mode d'ouverture du fichier est \$02 (sauvegarde sans écrasement), les opérations suivantes sont effectuées :
  - Sauvegarde de la FAT sur le disque
  - Rétablissement de la FAT en mémoire

Si le mode d'ouverture du fichier est \$03 (sauvegarde avec écrasement), les opérations suivantes son effectuées :

- Recherche dans le catalogue du fichier de nom courant
- Effacement du fichier de nom courant
- Recherche du fichier SCRATCH.DOS
- Replacement du nom SCRATCH.DOS avec le nom de fichier courant
- Ecriture du secteur de catalogue
- Sauvegarde de la FAT sur le disque
- Rétablissement de la FAT en mémoire

ATTENTION! Le nombre de secteurs du dernier bloc dans la FAT ainsi que la taille du dernier secteur dans le catalogue n'ont pas été mis à jour. Prévoyez d'inscrire l'un dans la FAT avant sa sauvegarde, puis recherchez le fichier en mode \$02 dans le catalogue par l'entrée \$A010/\$E010, mettez l'autre à jour et sauvegardez le secteur par l'entrée \$A016/\$E016.

### \$A025/\$E025 : Fonctions standard avec numéro de secteur réel (QDD exclusivement)

Equivalente aux fonctions standard en \$A004/\$E004 mais \$204A/\$604A doit être à \$FF et le numéro de secteur de 1 à 400 dans le registre \$204A-\$204B/\$604A.\$604B.

## Procédures standard du système logique

#### Lecture d'un fichier :

- Code \$01 dans \$20F0/\$60F0
- Chargement de la FAT
- Ouverture du fichier
- ...< chargement du fichier >...

## Sauvegarde d'un fichier sans écrasement:

- Code \$02 dans \$20F0/\$60F0
- Chargement de la FAT
- Création du fichier
- Si le fichier existe déjà, erreur et sort
- ... < sauvegarde du fichier >...
- Clôture d'opération en écriture
- Ouverture du fichier en lecture
- Mise à jour de la taille du dernier secteur dans le catalogue
- Sauvegarde du secteur de catalogue

### Sauvegarde d'un fichier avec écrasement :

- Code \$03 dans \$20F0/\$60F0
- Chargement de la FAT
- Création du fichier (SCRATCH.DOS si code \$03, nom de fichier courant si code \$02)
- ...<sauvegarde du fichier >...
- Clôture d'opération en écriture ( Efface fichier courant et renomme « SCRATCH.DOS » avec nom du fichier courant)
- Ouverture du fichier en lecture
- Mise à jour de la taille du dernier secteur dans le catalogue
- Sauvegarde du secteur de catalogue

### Effacement d'un fichier :

- Code \$02 dans \$20F0/\$60F0
- Chargement de la FAT
- Recherche du fichier dans le catalogue
- Effacement du fichier courant
- Clôture d'opération en écriture

## Routine type de gestion de fichier

Le programme suivant est tiré de ColorPaint. Il n'est pas présent dans sa totalité, le but de l'exposé étant seulement de montrer comment les registres de \$60E5 à \$60FD sont utilisés pour rester compatibles dans l'usage des routines du moniteur.

```
Le caractère à lire ou à écrire se trouve dans le registre B

Programme principal

080C 34 7E PSHS U,Y,X,DP,B,A
```

```
080E
                               #$60
                                                 DP sur registres
0810
      1F 8B
                      TFR
                               A,DP
                                                  moniteur
0812
     86 55
                      LDA
                               #$55
                                                   Si le lecteur a été
0814
     91 FD
                      CMPA
                               <$FD
                                                   initialisé, exécute
0816
      27 15
                      BEQ
                               $082D
                                                   l'opération demandée
0818
     97 FD
                      STA
                               <$FD
081A
      86 02
                      LDA
                               #$02
                                                  Si le contrôleur est
081C
      0D 80
                      TST
                               <$80
                                                  absent, sort avec erreur
081E
      27 39
                      BEQ
                               $0859
0820
      0F F0
                      CLR
                               <$F0
0822
     86 01
                                                   Sinon, initialise
                      LDA
                               #$01
0824
     97 48
                      STA
                                                   le contrôleur
                               <$48
0826
     BD E8 2A
                      JSR
                               $E82A
0829
      86 02
                      LDA
                               #$02
                                                | Si erreur de contrôleur,
082B
      25 2C
                      BCS
                               $0859
                                                sort
                                                 | Met à jour le numéro de
082D
     D6 EF
                      LDB
                               <$EF
082F
     D7 49
                      STB
                               <$49
                                                   lecteur
0831
      9E E9
                      LDX
                               <$E9
                                                 Met à jour le pointeur
0833
      9F 4F
                      STX
                               <$4F
                                                sur le buffer de secteur
0835
      86 01
                      LDA
                               #$01
                                                Code Opération Inconnue
                                                Code 0 ?
0837
     D6 E6
                      T-DB
                               <$E6
0839
     10 27 01 2D
                      LBEQ
                               $096A
                                                - Clôt le fichier
083D
                                                Code 2 ?
     C1 02
                       CMPB
                               #$02
083F
     10 27 00 B6
                      LBEO
                               $08F9
                                                - Ecrit sans écrasement
0843
     C1 01
                      CMPB
                               #$01
                                                Code 1 ?
0845
     27 1C
                      BEQ
                               $0863
                                                - Lit un fichier
                                                Code 3 ?
0847
      C1 03
                               #$03
                       CMPB
      10 27 00 8F
0849
                      LBEQ
                               $08DC
                                                 - Ecrit avec écrasement
084D
     C1 04
                      CMPB
                               #$04
                                                Code 4 ?
     10 27 01 48
084F
                      LBEQ
                               $099B
                                                - Affiche le répertoire
0853
      C1 05
                       CMPB
                               #$05
                                                Code 5 ?
     10 27 02 2A
                                                - Formate le disque
0855
                      LBEO
                               $0A83
0859
      97 E5
                                                Initialise l'erreur
                      STA
                               <$E5
                                                Contrôleur à réinitialiser
085B
     OF FD
                      CLR
                               <$FD
085D
      43
                      COMA
                                                Erreur dans CC
085E
      7D
                      FCB
                               $7D
                                       >TST $0FE5
085F
     0F E5
                      CLR
                               <$E5
                                                Sort sans erreur
0861 35 FE
                      PULS
                               A,B,DP,X,Y,U,PC
     Lecture d'un fichier
0863
                               <$F0
                                                 Si le fichier est déjà
     0D F0
                               $0873
                                                 ouvert, lit les données
0865
     26 OC
                      BNE
                                                  sinon ouvre le fichier
0867
      BD 08 EE
                      JSR
                               SOSEE
086A
      25 EF
                      BCS
                               $085B
                                                Si erreur d'ouverture, sort
086C
      86 04
                                                   Si le fichier n'existe
                      LDA
                               #$04
086E
      5D
                      TSTB
                                                   pas, erreur "Fichier
                                                   inexistant", sinon
086F
      27 E8
                      BEO
                               $0859
0871
      20 18
                      BRA
                               $088B
                                                 | engage la lecture.
0873
      9E F3
                      LDX
                               <$F3
                                                  Tant qu'on n'est pas à la
0875
     9C F1
                      CMPX
                               <$F1
                                                  fin du buffer de secteur,
0877
      26 5B
                      BNE
                               $08D4
                                                  lit les données du buffer
0879
     96 F9
                      LDA
                               <$F9
087B
     91 F5
                      CMPA
                               <$F5
087D
      27 08
                               $0887
                                                   Une fois que le dernier
                      BEQ
087F
      22 23
                      BHI
                               $08A4
                                                   secteur du fichier est
                               <$E6
                                                   atteint, sort sans
0881
      0F E6
                      CLR
0883
     0F F0
                      CLR
                               <$F0
                                                   erreur
0885
      20 D8
                      BRA
                               $085F
0887
      81 09
                      CMPA
                               #$09
                                                  Si on a atteint le
0889
                                                  dernier secteur du bloc,
      26 19
                      BNE
                               $08A4
088B
     10 9E ED
                      LDY
                               <$ED
                                                  convertit
088E
      BD E0 1F
                      JSR
                               $E01F
                                                  le numéro du bloc courant
0891
     D6 F6
                               <$F6
0893
      5C
                      INCB
                                                   Enregistre le numéro du
0894
     A6 A5
                      LDA
                               B,Y
                                                   bloc courant dans la FAT
0896
     97 F6
                      STA
                               <$F6
0898
      C6 09
                               #$09
                                                  Programme d'office la
                      LDB
089A
     D7 F9
                      STB
                               <$F9
                                                  lecture de 8 secteurs,
089C
     81 C0
                      CMPA
                               #$C0
                                                  mais si le dernier bloc
089E
     25 04
                      BCS
                               $08A4
                                                  est atteint, alors
0A80
      84 OF
                      ANDA
                               #$0F
                                                 programme le nombre de
      97 F9
08A2
                      STA
                               <$F9
                                                 secteurs du dernier bloc.
08A4
     9E E9
                      LDX
                               <$E9
                                                  Pointeur courant sur les
                                                   données initialisé.
0886
     9F F3
                      STX
                               <$F3
08A8
     CC 43 80
                      LDD
                               #$4380
                                                  Calcule l'offset
                                                de fin de buffer
08AB B1 E0 02
                      \mathtt{CMPA}
                               $E002
```

```
08AE
      27 02
                               $08B2
                                                  du secteur selon
08B0
      CB 7F
                       ADDB
                               #$7F
                                                  la densité.
                                                   S'il s'agit du dernier
08B2
      96 F5
                       LDA
                               <$F5
                                                   secteur du fichier, cet
08B4
     91 F9
                       CMPA
                               <$F9
08B6
      25 02
                       BCS
                               $08BA
                                                   offset est le nombre
08B8
     DC F7
                       LDD
                               <$F7
                                                 d'octets du dernier sect.
08BA
      4F
                       CLRA
                                                  En conséquence de quoi,
08BB
      30 8B
                       LEAX
                               D,X
                                                  met à jour le pointeur
08BD
      9F F1
                       STX
                               <$F1
                                                  sur la fin du buffer
08BF
      96 FA
                       LDA
                               <$FA
08C1
     OC FA
                       INC
                               <$FA
0803
      0C F5
                       TNC
                               <$F5
                                                   Lit le
08C5
      97 4C
                       STA
                               <$4C
                                                   secteur
08C7
      DC FB
                       LDD
                               <$FB
                                                   courant
08C9
     DD 4A
                       STD
                               <$4A
08CB
                               $E82A
     BD E8 2A
                       JSR
08CE
      86 03
                       LDA
                               #$03
                                                  Si erreur disque, erreur
08D0
      25 87
                       BCS
                               $0859
                                                  d'entrée-sortie
08D2
      9E F3
                       LDX
                               <$F3
08D4
      E6 80
                       LDB
                                                   Lit un caractère
                               , X+
     9F F3
0806
                       STX
                               <$F3
                                                   du buffer de secteur
8G80
     E7 61
                       STB
                               $01,S
                               $0885
08DA
     20 A9
                       BRA
                                                   et sort sans erreur
     Ecriture avec écrasement
                                                | Si fichier déjà ouvert
08DC
     0D F0
                       TST
                               <$F0
08DE
                               $0926
                                                  écrit dans buffer et sort
      26 46
                                                Cherche fichier SCRATCH.DOS
08E0
      8D 0C
                       BSR
                               $08EE
08E2
      25 86
                       BCS
                               $086A
                                                Si erreur disque, sort
                       TSTB
                                                  Si le fichier n'existe
08E4
      5D
08E5
      27 21
                       BEQ
                               $0908
                                                  pas, l'ouvre en écriture,
                               $E013
                                                  sinon efface d'abord
08E7
      BD E0 13
                       JSR
                                                le fichier SCRATCH.DOS
avant de l'ouvrir.
08EA
      25 E4
                       BCS
                               $08D0
08EC
      20 1A
                               $0908
                       BRA
08EE
     D7 F0
                       STB
                               <$F0
                                                Mémorise opération courante
08F0
     BD E0 0D
                       JSR
                               $E00D
                                                Charge la FAT
08F3
                       BCS
                               $08F8
                                                Si erreur, sort
      25 03
                                                Cherche l'entrée du fichier
08F5
     BD E0 10
                       JSR
                               $E010
08F8
     39
                       RTS
             Ecriture sans écrasement
08F9 OD F0
                                                  Si le fichier est déjà
                       TST
                               <$F0
08FB
      26 29
                       BNE
                               $0926
                                                  ouvert, écrit les données
08FD
      8D EF
                               $08EE
                                                Cherche l'entrée du fichier
08FF
      25 E1
                       BCS
                               $08E2
                                                Si erreur, sort
0901
     86 08
                       LDA
                               #$08
                                                Code "Fichier existe déjà"
0903
     5D
                       TSTB
                                                   Si le fichier existe,
0904
     10 26 FF 51
                       LBNE
                               $0859
                                                   sort avec erreur, sinon
0908
     BD E0 19
                       JSR
                               $E019
                                                 | crée l'entrée du fichier
                                                  Si erreur disque, sort
090B
     97 E5
                               <$E5
                       STA
090D
      25 D3
                       BCS
                               $08E2
                                                  avec erreur
090F
      9E E9
                       LDX
                               <$E9
                                                  Initialise le pointeur
0911
      9F F3
                       STX
                               <$F3
                                                 courant sur les données
      30 89 00 80
0913
                       LEAX
                               $0080,X
0917
      C6 43
                       LDB
                               #$43
                                                  Calcule le pointeur
0919
     F1 E0 02
                       CMPB
                               $E002
                                                  sur la fin du buffer
091C
      27 03
                       BEQ
                               $0921
                                                  de secteur selon la
091E
      30 88 7F
                       LEAX
                               $7F,X
                                                  densité
0921
      9F F1
                       STX
                               <$F1
0923
     BD E0 1F
                       JSR
                               $E01F
                                                Convertit le numéro de bloc
0926
                                                  Tant qu'on n'est pas en fin
      9E F3
                       LDX
                               <$F3
0928
      9C F1
                       CMPX
                                                  de buffer, écrit la
                               <$F1
092A
     25 28
                       BCS
                               $0954
                                                  donnée dans le buffer
092C
      8D 31
                       BSR
                               $095F
                                                  sinon sauve le secteur
092E
      25 BA
                       BCS
                               $08EA
                                                Si erreur disque, sort
0930
      9E E9
                       LDX
                                                | Initialise le pointeur
                               <$E9
0932
     9F F3
                       STX
                               <$F3
                                                  courant sur les données
0934
      96 FA
                       LDA
                               <$FA
                                                  Numéro de secteur
0936
      OC FA
                       INC
                               <$FA
                                                 suivant
0938
      0C F5
                       INC
                               <$F5
                                                Compteur de secteur + 1
                                                  Tant que le dernier
093A
     81 08
                       CMPA
                               #$08
                                                   secteur du bloc n'est pas
093C
                       BEO
     27 04
                               $0942
093E
      81 10
                       CMPA
                               #$10
                                                   atteint, écrit dans le
                                                 buffer de secteur
0940 26 12
                       BNE
                               $0954
```

```
0942 10 9E ED
                     LDY
                             <$ED
                                              | Recherche un bloc libre
0945 BD E0 1C
                     JSR
                             $E01C
                                              dans la FAT
0948 25 C3
                     BCS
                             $090D
                                             Si erreur, sort
094A 96 F6
                     LDA
                             <$F6
094C D7 F6
                     STB
                             <$F6
                                               Ecrit le numéro du bloc à
                                               sa place dans la FAT
094E
     4C
                     INCA
094F
     E7 A6
                     STB
                             A,Y
0951
                                             Convertit le numéro de bloc
     BD E0 1F
                     JSR
                             SE01F
0954
     E6 61
                     LDB
                             $01,S
0956
     9E F3
                     LDX
                             <$F3
                                               Ecrit un caractère
0958 E7 80
                                               dans le buffer de secteur
                     STB
                             , X+
095A 9F F3
                     STX
                             <$F3
095C 7E 08 5F
                     JMP
                             $085F
                                             Sort sans erreur
---- Sauve le secteur courant
095F 96 FA
                     LDA
                             <$FA
                                               | Initialise le
0961 97 4C
                                              | numéro de secteur
                     STA
                             <$4C
                                               | Initialise le
| numéro de piste
0963 DC FB
                     LDD
                             <$FB
0965 DD 4A
                     STD
                             <$4A
0967 7E E0 16
                     JMP
                             $E016
                                              Sauve le secteur courant
    Clôt le fichier
096A 86 01
                     LDA
                             #$01
                                             Erreur initialisée
096C
     D6 F0
                     LDB
                             <$F0
                                              Fichier
                                              ouvert en lecture ?
096E C5 02
                     BITB
                             #$02
0970 10 27 FE E5
                             $0859
                     LBEQ
                                             Oui, sort avec erreur
0974 8D E9
                     BSR
                             $095F
                                             Sauve le secteur courant
0976 25 B6
                     BCS
                             $092E
                                             Si erreur, sort
0978
     10 9E ED
                     LDY
                             <$ED
097B 96 F6
                     LDA
                             <$F6
                                              | Place le nombre
097D D6 F5
                     LDB
                                               de secteurs du dernier
                             <$F5
097F
     C8 C0
                     EORB
                             #$C0
                                               bloc augmenté de $C0 à
0981 4C
                     INCA
                                               sa place dans la FAT
0982
     E7 A6
                     STB
                             A.Y
0984
                             $E010
                                             Cherche l'entrée du fichier
     BD E0 10
                     JSR
0987
     25 BF
                     BCS
                             $0948
                                             Si erreur, sort
0989
     DC F3
                     LDD
                             <$F3
                                             | Mise à jour
098B 93 E9
                     SUBD
                             <$E9
                                              | du nombre d'octets
                                              du dernier secteur
098D ED 2E
                     STD
                             $0E,Y
098F
                                             Ecrit le secteur de FAT
     BD E0 16
                     JSR
                             $E016
0992 25 9A
                     BCS
                             $092E
                                             Si erreur, sort
0994
     BD E0 22
                     JSR
                             $E022
                                             Clôt le fichier
                                             Si erreur, sort
0997 25 95
                     BCS
                             $092E
0999 20 C1
                     BRA
                             $095C
                                             Sort sans erreur
    Affichage du répertoire
099B
[--1
0A80 16 FD DC
                     LBRA
                             $085F
                                             Sort sans erreur
    Formatage du disque
0A83 86 07
                     LDA
                             #$07
                                             | Entrelacement 7
0A85 97 4D
                             <$4D
                     STA
                                              | initialisé
0A87 86 03
                     LDA
                             #$03
                                             Code erreur d'entrée-sortie
0A89 BD E0 0A
                     JSR
                             $E00A
                                             Formatage disque
0A8C 10 25 FF 3F
                     LBCS
                             $09CF
                                             Si erreur, sort
0A90 20 EE
                     BRA
                             $0A80
                                             Sort sans erreur
```

## PROGRAMMATION DES DIFFERENTS CONTROLEURS

## Le THMFC1

## Les registres disque

```
$E7D0 Registre de commande CMD0 (écriture)
             Bit 7:
             Bit 6:
                         0
                              Format MFM
             Bit 5:
                         0
                              Format FM
             Bit 4:
                         Validation de détection du mot de synchronisation
             Bit 3:
                         Désactivation du séparateur de données pour formatage
             Bit 2:
                              Lecture
                               Ecriture
             Bits 1-0:
                        Code pour programmation d'une opération automatique:
                              Reset lecteur
                              Ecriture du secteur
                         10
                              Lecture de l'adresse
                              Lecture du secteur
$E7D0 Registre d'état STAT0 (lecture)
             Bit 7:
                         Image de l'horloge caractère (DRQ)
             Bit 6:
             Bit 5:
                               Opération en phase terminale
             Bit 4:
             Bit 3:
                               Opération terminée
                         1
             Bit 2:
                              Erreur CRC
                         1
             Bit 1:
                              Bit 7 pour opération automatiques
                         1
             Bit 0:
                              Bon résultat de la détection de synchronisation
$E7D1 Registre de commande CMD1 (écriture)
                         Bit de compatibilité
             Bit 7:
             Bits 6-5:
                        Longueur du secteur
                         00
                              128 caractères par secteur
                              256 caractères par secteur
                              512 caractères par secteur
                              1024 caractères par secteur
             Bit 4:
                         Face du disque
                              Face 1
                              Face 0
             Bits 3-2-1 : Commande de précompensation
                         Inhibition système, lorsque signal ready inactif (bit à 1)
$E7D1 Registre d'état STAT1 (lecture)
             Bit 7:
             Bit 6:
                               - Détection index floppy
                               - Présence disquette QDD
                              Changement de disquette (non utilisé pour QDD)
             Bit 5:
                         Image inversée commande moteur
             Bit 4:
             Bit 3:
                               - Détection piste 0 floppy
                               - Information détection QDD
             Bit 2:
                              Protection écriture floppy QDD
             Bit 1:
                              Information ready en provenance du floppy ou du QDD
             Bit 0:
                         Non utilisé
$E7D2 Registre de commande CMD2 (écriture)
             Bit 7:
                       Non utilisé
                               Face 0 du floppy
             Bit 6:
                       0
                               Commande active du moteur QDD
                               Commandes inverses
             Bit 5:
                               Commande de direction des têtes vers l'extérieur (floppy)
                       0
                               Commande de direction des têtes vers l'intérieur (floppy)
                              Commande de pas inactivée (floppy)
             Bit 4:
                       0
                               Commande de pas activée (floppy)
             Bit 3:
                       Non utilisé
             Bit 2:
                       0
                              Désactivation du moteur (floppy)
                              Activation du moteur
```

Bits 1-0 : Commande de sélection de lecteur (floppy et QDD) active à l'état 1

\$E7D3 Bus de transfert pour les données RDATA (lecture) et WDATA (écriture)

Bits 7-0: Tampon

\$E7D4 Extension du bus de donnée (écriture)

Bits 7-0 : \$FF pour les données

\$0A pour le mot de synchronisation

\$E7D5 Numéro de secteur WSECT (lecture/écriture)

Bits 7-0 : Numéro de secteur pour opérations automatiques

Ce numéro de secteur sera comparé au numéro de secteur sur le disque lors de la lecture de l'identificateur

de données pendant les opérations automatiques.

\$E7D6 Numéro de piste WTRCK (lecture/écriture)

Bits 7-0 : Numéro de piste pour opérations automatiques

Ce numéro de piste sera comparé au numéro de piste sur le disque lors de la lecture de l'identificateur de

données pendant les opérations automatiques.

\$E7D7 Programmation du séparateur de données WCELL (lecture/écriture)

Bit 7: 0 Modification caractéristiques du séparateur de données (pour les pistes intérieures de la disquette.

Précompensation).

Fonctionnement normal du séparateur de données

Bits 6-0 : Valeur du séparateur de données selon le mode de codage utilisé

- \$3F Codage FM

- \$1F Codage MFM

Si le bit 7 de WCELL est à l'état 1, la valeur contenue dans les bits 6 à 0 agissent comme temporisateur de lecture et d'écriture. Pour la double densité, cette valeur est à \$1F, soit moitié moindre que pour la simple densité et on aura dans RDATA un caractère composé d'un bit sur deux du mot physique lu. On peut accélérer à loisir la vitesse d'absorbtion des données, la limite de cohérence de capture étant bien sûr relative à la rapidité du microprocesseur. La limite supérieure est en fait vite atteinte, arrivant un moment où les données sont transmises plus vite que la routine de capture n'est capable de les traiter. La lecture du mot physique réellement inscrit sur le support magnétique en MFM impliquerait que l'ordinateur

tourne au moins à 2MHz pour un séparateur de données à \$0F.

#### Les opérations automatiques

Les opérations automatiques permettent de positionner la lecture ou l'écriture sur la zone d'identification du secteur ou sur la zone de données du secteur par un programme réduit. Les procédures de détection et de vérification de validité de ces zones s'effectuent automatiquement, à la manière du WD2793.

#### La lecture automatique d'un secteur

La lecture automatique d'un secteur procède de la façon suivante :

- Recherche de 3 caractères de synchronisation successifs
- Comparaison du caractère suivant avec la valeur \$FE
- Comparaison du caractère suivant avec le contenu de WTRCK
- Comparaison du caractère suivant avec l'état du bit SIDE de CMD1 (bit 4)
- Comparaison du caractère suivant avec le contenu de WSECT
- Comparaison des bits 0 et 1 du caractère suivant avec les bits LG0 et LG1 du registre CMD1
- Contrôle des 8 caractères de la zone d'identification (test de validité du CRC)
- Attente du contrôleur pendant 27 caractères
- Recherche de 1 caractère de synchro dans un délai de 42 caractères lus
- Activation de la sortie DREQ
- Le CPU répond au contrôleur en lisant le registre RDATA permettant la réactivation de DREQ et le transfert des caractères du champ de données

### L'écriture automatique d'un secteur

Les 7 premières phases étant les mêmes que pour la lecture, l'écriture automatique d'un secteur procède de la façon suivante :

- Recherche de 3 caractères de synchronisation successifs.
- Comparaison du caractère suivant avec la valeur \$FE.
- Comparaison du caractère suivant avec le contenu de WTRCK.
- Comparaison du caractère suivant avec l'état du bit SIDE de CMD1 (bit 4).
- Comparaison du caractère suivant avec le contenu de WSECT.
- Comparaison des bits 0 et 1 du caractère suivant avec les bits LG0 et LG1 du registre CMD1.
- Contrôle des 8 caractères de la zone d'identification (test de validité du CRC).
- Attente du contrôleur correspondant à la lecture de 22 caractères.
- Activation de la porte d'écriture et écriture par le contrôleur de 12 caractères à \$00 suivis par un octet de synchronisation.
- Activation de la sortie DREQ.
- Le CPU répond au contrôleur en écrivant dans le registre WDATA permettant la réactivation de DREQ et le transfert des caractères du champ de données.

### La lecture automatique de l'adresse

La lecture automatique de l'adresse permet, entre autre, de récupérer l'entrelacement de piste. Elle procède de la façon suivante :

- Recherche de 3 caractères de synchronisation successifs
- Comparaison du caractère suivant avec la valeur \$FE
- Activation de la sortie DREQ
- Le CPU répond au contrôleur en lisant le registre RDATA permettant la réactivation de DREQ et le transfert des caractères. Le transfert de données doit être effectué dans un délai de 25µs après l'activation de DREQ. Dans le cas contraire, le contrôleur calcule les 2 octets de contrôle CRC correspondant au N octets de donnée transférés et positionne le bit CRCER (bit 2 de STATO).

Ci-après, la routine tirée de QBACKUP pour la recherche de l'entrelacement.

```
9952 86 14
                                LDA
                                                                     Piste 20
                                            #$14
        97 4B
1A 50
BD 9C
                                            <$4B
#$50
9954
                                STA
                                                                     demandée
                                                                   Gel des interruptions
Initialise DP
                                ORCC
9958
                                            $9CB4
                                JSR
                                           de présence secteur
#$99F7 Ptr
       Efface la
CE 99 F7
86 OF
                     table
                              des flag
                                LDU
995B
                                                                   Ptr table des flags secteur
995E
                                                                   16 octets à effacer
                                LDA
9960
        6F C6
                                CLR
                                            A,U
        4A
                                DECA
                                                                     Efface la table
9963
        2A FB
                                RPT.
                                            $9960
       Initialise la lecture
                                       d
                                         'adresse
9965
9968
                                                                   Compteur de secteur à 0
| Pose commande différente
| de reset contrôleur
        7F 9A 07
C6 02
                                CLR
                                            $9A07
                                LDB
                                            #$02
        D7 48
BD 9C
7F 98
996A
                                STB
                                            <$48
                 BE
0D
29
65
                                            $9CBE
$980D
9960
                                JSR
                                                                   Sélectionne le lecteur
                                CLR
                                                                   Flag de passage à 0
9972
9975
        BD 9E
BD 9D
                                JSR
                                            $9E29
$9D65
                                                                   Recherche active de la piste
Initialise la précompensation
                                JSR
9978
                                                                   Passe en "lecture d'adresse
                                            #$1A
                7D
                                                                   Initialise registres disque
997A
        BD 9D
                                JISR
                                            $9070
                        numé:
       Récupère le
                               ro de
                                       secteur
997D
                                            #$1770
                                                                   Compteur de recherche
3 caractères à lire
| Si fin de décomptage,
        10
             8E 17
                     70
                                LDY
9981
        86 03
                                            #$03
                                LDA
        31
27
            3F
5A
9983
                                LEAY
                                            -$01,Y
                                                                     entrelacement 7
Attend le passage
de l'identificateur
de secteur
9985
9987
                                           $99E1
                                BEO
        E6
                                LDB
9989
        C5 02
27 F6
                                            #$02
                                BITB
998B
            F6
03
                                            $9983
                                BEQ
998D
        Еб
                                LDB
                                            $03,X
                                                                   Reset status
998F
        E6 84
                                LDB
                                            Х
                                                                     Attend fin de
        2A FC
E6 03
                                            $998F
9991
                                BPL
                                                                      transmission
9993
                                T-DB
                                            $03,X
                                                                   Récupère donnée
9995
        E7
            E2
                                STB
                                            ,-S
                                                                   Sauve donnée en pile
9997
        4 A
                                DECA
                                                                     Pour 3
données
        26
                                           $998F
9998
                                BNE
                                        CRC d'identificateur
       Vérifie la validité du
999A
        E6 84
C5 08
27 FA
                                                                       Attend la
                                LDB
999C
                                BITB
                                            #$08
                                                                       fin de
999E
                                BEO
                                            $999A
                                                                      l'opération
Si erreur de CRC,
99Ã0
        C5 04
                                BITB
                                            #$04
       26 3B
Eteint le moteur
99A2
                                BNE
                                            $99DF
                                                                     entrelacement
99A4
        6F 84
                                CLR
                                                                   Reset lecteur
                                      $9CCE Eteint le moteur
secteur est déjà répertorié
$01,S Lit n° de secteur
$03,S Rétablit la pile
Ajuste offset de secteur
        BD 9C CE
99A6
                                JISR
       Teste si le numéro de
9929
        E6 61
                               T-DB
        32 63
99AB
                                LEAS
        5A
C1 OF
22 34
CE 99 F7
99AD
99AE
                                DECB
                                                                     juste orrschamp,
                                            #$0F
                                CMPB
                                           $99E6
#$99F7
99B0
                                BHI
                                                                     entrelacement
                                                                   Ptr table flags secteurs
Commute le flag
99B2
                                LDU
        63 C5
27 2D
                                           B,U
$99E6
                                COM
99B5
99B7
                                BEQ
                                                                   Si déjà activé, entrelacemt 7
       Répertorie le numéro de secteur
99R9
                                INCB
                                                                   Réajuste numéro de secteur
        B6 9A 07
                                                                   Offset sur table entrelacemts
Ptr sur entrelacements
Ecrit le numéro de secteur
99BA
                                LDA
                                            $9A07
             9A 08
                                LDU
                                            #$9A08
99C0
        E7 C6
                                STR
                                            A,U
       Secteur suivant
99C2
99C5
99C7
        7C 9A
81 0F
                 07
                                INC
                                            $9A07
                                                                   Compteur de secteur +
                                                                     Si pas dernier secteur,
lit adresse suivante
                                CMPA
                                            #$0F
                                BLO
                                            $9968
99DD
       35 F7
                                           CC,A,B,X,Y,U,PC
                                PULS
           erreur, force la table en entrelacement 7 soit consécutivement
série de numéros 1 8 15 6 13 4 11 2 9 16 7 14 5 12 3 10 et...
2 63 LEAS $03,S Rétablit la pile
       Si erreur,
99DF
        32 63
6F 84
99E1
                                CLR
                                                                   Reset lecteur
99E3
99E6
        BD 9C CE
5F
                                JSR
CLRB
                                                                   Eteint le moteur
N° de secteur à 0
                                            $9CCE
        CE 9A 08
5C
E7 C0
CB 06
                                                                   Ptr sur entrelacements
Ajuste n° de secteur
Ecrit numéro de secteur
99E7
                                LDU
                                            #$9A08
99EA
                                INCB
99EB
                                STB
                                            #$06
                                                                   Offset pour entrelacement 7
Limite n° de secteur
99ED
                                ADDB
        C4
                                            #$0F
99EF
             0F
                                ANDB
99F1
        26 F7
                                BNE
                                            $99EA
                                                                   Nº de secteur suivant
99F5 20 D2
                                BRA
                                           $99C9
                                                                   Sort du programme
```

99F7	RMB	16	Table de validité d'entrelacements
9A07	RMB	1	Compteur pour secteurs
9A08	RMB	16	Table des entrelacements

## Le WD2793 (contrôleur interne du TO9)

## Les registres disque

\$E7D0 Registre de commande (écriture)

Le type de la commande est surtout repérable par son premier quartet, qui est pratiquement invariable :

		Bit de commande dans \$E7D0								
	Commande	7	6	5	4	3	2	1	0	
Type I	Restore	0	0	0	0	h	V	r1	r0	
	Seek	0	0	0	1	h	٧	r1	r0	
	Step	0	0	1	u	h	V	r1	r0	
	Step In	0	1	0	u	h	V	r1	r0	
	Step Out	0	1	1	u	h	V	r1	r0	
Type II	Read Sector	1	0	0	m	S	Е	С	0	
	Write Sector	1	0	1	m	S	E	С	a0	
TypeIII	Read Address	1	1	0	0	0	Е	0	0	
	Read Track	1	1	1	0	0	E	0	0	
	Write Track	1	1	1	1	0	E	0	0	
Type IV	Force Interrupt	1	1	0	1	13	12	I1	10	

#### \$E7D0 Registre d'état (lecture)

		Status des bits dans \$E7D0								
	7	6	5	4	3	2	1	0		
Commandes type I	Not Ready	Write protect	Head Loaded	Seek Error	CRC Error	Track 0	Index	Busy		
Read Sector	Not Ready	0	Record Type	Rec Not Found	CRC Error	Lost Data	DRQ	Busy		
Write Sector	Not Ready	Write protect	Write Fault	Rec Not Found	CRC Error	Lost Data	DRQ	Busy		
Read Address	Not Ready	0	0	Rec Not Found	CRC Error	Lost Data	DRQ	Busy		
Read Track	Not Ready	0	0	Rec Not Found	0	Lost Data	DRQ	Busy		
Write Track	Not Ready	Write protect	Write Fault	Rec Not Found	0	Lost Data	DRQ	Busy		

\$E7D1 Registre de piste

Ce registre contient le numéro de piste courant

\$E7D2 Registre de secteur

Ce registre doit contenir le numéro du secteur à rechercher

\$E7D3 Bus de transfert des données

Ce registre permet le transfert des données entre le CPU et le lecteur.

\$E7D8 Numéro de lecteur/densité du secteur

1 = 128 octets par secteur Bit 7: 0 = 256 octets par secteur 01 = Contrôleur 0 Bits 1-2:

10 = Contrôleur 1 0 = Face 0

Bit 0 : 1 = Face 1

## Lecture ou écriture d'un secteur (READ SECTOR - WRITE SECTOR)

Les registres de piste et de secteur sont chargés au préalable avec les valeurs recherchées.

- Localisation d'une zone d'identification
- Comparaison du numéro de piste avec le numéro de piste demandée
- Comparaison du numéro de secteur avec le numéro secteur demandé
- Test de validité du CRC d'identification
- Localisation de la zone de données. Cette phase de recherche doit aboutir dans un temps inférieur à 1 seconde soit 5 révolutions maximum du disque. Passé ce délai, une interruption est générée et le bit d'état « Record Not Found » est positionné.

## Lecture d'une adresse (READ ADRESS)

A la réception de cette commande, la première zone d'identification rencontrée sur le disque est transférée. Cette zone est constituée des informations suivantes:

- Numéro de piste
- Numéro de face
- Numéro de secteur
- Longueur de secteur
- CRC High
- CRC Low

## Lecture d'une piste (READ TRACK)

L'opération de lecture commence sur le front descendant de l'impulsion d'index et continue jusqu'à l'impulsion d'index suivante. Le flux de données est synchronisé sur chaque mot de synchro.

Cette commande présente des caractéristiques intéressantes pour établir un diagnostic sur le fonctionnement d'un lecteur :

- Le logique de controle CRC est inactive, donc le transfert des données existe quelque soit la validité de celles-ci.
- Les caractères espaces entre les différentes zones d'informations sont transmis ainsi que les mots de synchro.

Ce flux ininterrompu de données, de caractères espaces et d'identificateurs permet de mettre en évidence certains disfonctionnements dans la transmission.

### Ecriture d'une piste (WRITE TRACK)

La phase d'écriture commence par le front descendant de l'impulsion d'index et continue jusqu'à l'impulsion d'index suivante. Toutes les données présentes dans le bus sont enregistrées sur le disque exceptés certains caractères que le contrôleur interprète comme des commandes :

Donnée	Interprétation en FM	Interprétation en MFM
de \$00 à \$F4	Ecrit caractère avec horloge \$FF	Ecrit caractère de \$00 à \$F4 en MFM
\$F5	Non implémenté	Ecrit \$A1 en MFM, active calcul de CRC
\$F6	Non implémenté	Ecrit \$C2 en MFM
\$F7	Génère 2 octets CRC	Génère 2 octets CRC
de \$F8 à \$FB	Ecrit caractère avec horloge \$C7, active calcul du CRC	Ecrit caractère de \$F8 à \$FB en MFM
\$FC	Ecrit \$FC avec horloge \$D7	Ecrit caractère \$FC en MFM
\$FD	Ecrit \$FD avec horloge \$FF	Ecrit caractère \$FD en MFM
\$FE	Ecrit \$FE avec horloge \$C7, active calcul du CRC	Ecrit \$FE en MFM
\$FF	Ecrit \$FF avec horloge \$FF	Ecrit \$FF en MFM

## DESASSEMBLAGE DES ROMS CONTROLEURS

00111101041			.00, .002 00	E098	BD FF AO	JSR	\$FFA0	Exécute en 2ème banque
Identificateur			a + ^1 ml		20 EF	BRA	\$E08C	Sort du programme
E000 4D E001 54	FCC FCC	"M" "T"	Contrôleur Thomson FAT 160 octets	]	Initialisation d	es regis	tres	
E002 44	FCC	"D"	Double densité	E09D	86 60	LDA	#\$60	Fixe
E003 3A	FCB	\$3A	Checksum de l'identificateur	E09F E0A1	1F 8B 8E E7 D0	TFR LDX	A,DP #\$E7D0	le DP Ptr registres disque
		ır les opérations		E0A4	OF 4E	CLR	<\$4E	Efface le code d'erreur
E004 16 00 6F E007 16 00 1B	LBRA LBRA	\$E076 \$E025	Fonctions standard Lancement du boot	E0A6	39	RTS		
E00A 16 04 A6	LBRA	\$E4B3	Formatage	(	Choix du lecteur			
Indirections st					DC 48	LDD	<\$48	Lit commande moniteur
			ur TO8, TO8D et TO9+ mais La première concerne le	E0A9 E0AB	81 01 26 02	CMPA BNE	#\$01 \$E0AF	Si reset demandé, choisit le
contrôleur e	xterne du	1 TO8 et le contr	ôleur interne du TO8D, la	EOAD	C6 01	LDB	#\$01	lecteur 1
E00D 17 OC A8	Controle: LBSR	ır du TO9+ (consu \$ECB8/\$EC8A	lter la fin du désassemblage). Chargement de la FAT	EOAF EOB2	CE EO BE A6 C5	LDU LDA	#\$EOBE B,U	Ptr table bits lecteurs Lit bits de lecteur
E010 17 0C A5	LBSR	\$ECB8/\$EC8A	Ouverture d'un fichier	E0B4	A7 02	STA	\$02,X	Init registre disque
E013 17 OC A2 E016 17 OC 9F	LBSR LBSR	\$ECB8/\$EC8A \$ECB8/\$EC8A	Effacement d'un fichier Ecriture d'un secteur	EOB6 EOB8	97 57 39	STA RTS	<\$57	Init registre système
E019 17 0C 9C	LBSR	\$ECB8/\$EC8A	Création d'un fichier					I
E01C 17 OC 99 E01F 17 OC 96	LBSR LBSR	\$ECB8/\$EC8A \$ECB8/\$EC8A	Allocation d'un bloc Initialise opération sur bloc		Extinction du mo 86 40	teur LDA	#\$40	Code pour éteindre moteur
E022 17 0C 93	LBSR	\$ECB8/\$EC8A	Clôture d'écriture		A7 02	STA	\$02,X	Eteint le moteur
				E0BD	39	RTS		
****** SYS	TEME D'EX	PLOITATION PHYSI	QUE FLOPPY ************	7	Table des bits d	e lecteu	ırs	
					41	FCB	\$41	Lecteur 0 Lecteur 1
Lancement du bo	ot floppy	,		EOBF EOCO	01 42	FCB FCB	\$01 \$42	Lecteur 2
E025 8D 76	BSR	\$E09D	Initialise les registres	E0C1	02	FCB	\$02	Lecteur 3
E027 OF 49 E029 8D 7C	CLR BSR	<\$49 \$E0A7	Lecteur 0 demandé Choix du lecteur	1	Module d'exécuti	on des f	onctions standar	rd
E02B 17 00 D0	LBSR	\$E0FE	Reset du lecteur	E0C2	86 02	LDA	#\$02	2 tentatives
E02E 86 02 E030 34 02	LDA PSHS	#\$02 A	2 tentatives maximum	E0C4 E0C6	34 02 4F	PSHS CLRA	A	maximum Offset à 0
E032 OF 58	CLR	<\$58	Double densité initialisée	EOC7	D6 48	LDB	<\$48	Lit la commande moniteur
E034 CC 00 01 E037 DD 4B	LDD STD	#\$0001 <\$4B	Piste O secteur 1	EOC9 EOCA	54 4C	LSRB INCA		Calcule numéro de fonction
E039 CE 62 00	LDU	#\$6200	Ptr sur buffer de boot	EOCB	24 FC	BCC	\$E0C9	
E03C DF 4F E03E 17 03 66	STU LBSR	<\$4F \$E3A7	demandé Lit le secteur	EOCD EOCE	4A 48	DECA ASLA		Àjuste numéro de fonction Calcule offset de fonction
E041 8D 76	BSR	\$E0B9	Eteint le moteur		10 8E E0 F0	LDY	#\$E0F0	Ptr table des vecteurs
E043 DE 4F	LDU	<\$4F	Lit ptr buffer secteur		AD B6	JSR BCC	[A,Y]	Exécute la fonction
E045 24 08 E047 96 58	BCC LDA	\$E04F <\$58	Si pas d'erreur passe   Si toutes les densités ont	EOD5 EOD7	24 17 96 4E	LDA	\$E0EE <\$4E	Si pas d'erreur, sort Lit code d'erreur moniteur
E049 26 20	BNE	\$E06B	été testées, sort	EOD9	85 51	BITA	#\$51	Si erreur contrôleur/
E04B 03 58 E04D 20 E5	COM BRA	<\$58 \$E034	Passe en simple densité Nouvel essai	EODB EODD	26 11 6A E4	BNE DEC	\$E0EE ,S	lecteur/protection, sort   Si dernière tentative,
E04F 10 8E 62 7F	LDY	#\$627F	Limite du décodage	EODF	27 OC	BEQ	\$E0ED	sort
E053 34 20 E055 86 55	PSHS LDA	Y #\$55	en pile Checksum de départ	EOE1 EOE3	0F 4E 81 08	CLR CMPA	<\$4E #\$08	Efface code d'erreur   Si erreur sur le données,
E057 6A C4	DEC	,Ū	Décode les	E0E5	27 DF	BEQ	\$E0C6	nouvelle tentative
E059 63 C4 E05B AB C0	COM ADDA	, U , U+	données Calcule le checksum	E0E7 E0E9	8D 4B 25 F2	BSR BCS	\$E134 \$E0DD	Recherche de la piste 0 Si erreur, nouvel essai
E05D 11 A3 E4	CMPU	,S	Si pas fin du décodage,	EOEB	20 D9	BRA	\$E0C6	Nouvelle tentative
E060 26 F5 E062 35 20	BNE PULS	\$E057 Y	boucle Rétablit la pile	EOED EOEE	53 35 82	COMB PULS	A,PC	Erreur dans CC
E064 A1 C4	CMPA	, U	Si checksum incorrect,					I
E066 26 08 E068 7E 62 00	BNE JMP	\$E070 \$6200	sort Sinon, exécute le boot		Fable de vecteur E0 FE	s des fo FDB	nctions standard \$E0FE	l 01 Reset du lecteur
Sortie si erreu				E0F2	E3 A7	FDB	\$E3A7	02 Lecture d'un secteur
E06B 35 02 E06D 4A	PULS DECA	A	Tentative suivante		E1 6E E1 77	FDB FDB	\$E16E \$E177	04 Passage en simple densité 08 Ecriture d'un secteur
E06E 26 C0	BNE	\$E030		E0F8	E1 74	FDB	\$E174	10 Passage en double densité
E070 OF 80	CLR	<\$80 [\$001E]	Flag "contrôleur absent"		E1 34	FDB	\$E134	20 Recherche de la piste 0
E072 6E 9F 00 1E	JMP	[\$00TF]	Lance l'application à froid	2104	E4 52	FDB	\$E452	40 Recherche d'une piste
Traitement des			T.	DODD F	Routine de reset 8D 34			Probanche de la niche O
E076 34 7F E078 8D 23	PSHS BSR	U,Y,X,DP,B,A,CC \$E09D	Initialise les registres		25 31	BSR BCS	\$E134 \$E133	Recherche de la piste 0 Si erreur, sort
E07A 96 48	LDA	<\$48	Lit la commande moniteur	I	Définition de la	densité	système	
E07C 81 01 E07E 27 06	CMPA BEO	#\$01 \$E086	Si reset demandé, passe		86 01 97 4B	LDA STA	#\$01 <\$4B	Piste 1 demandée
E080 96 49	LDÃ	<\$49	Lit numéro de lecteur	E106	17 03 71	LBSR	\$E47A	Déplace les têtes
E082 81 04 E084 27 0D	CMPA BEO	#\$04 \$E093	Si RamDisk demandé, traite RamDisk		C6 44 A6 01	LDB LDA	#'D \$01,X	Code double densité Lit status lecteur
E086 8D 1F	BSR	\$E0A7	Choix du lecteur disque	E10D	85 08	BITA	#\$08	Si pas de détection de
E088 8D 38 E08A 8D 2D	BSR BSR	\$E0C2 \$E0B9	Exécute fonction standard Eteint du moteur		27 02 C6 43	BEQ LDB	\$E113 #'C	piste 0, double densité Code simple densité
E08C 35 02	PULS	À	Dépile le CC	E113	D7 4E	STB	<\$4E	Fixe le code densité
E08E 1E 8A E090 44	EXG LSRA	A,CC	Restaure le CC Bit d'erreur dans CC		Retour des têtes 8D 1D	en pist BSR	e 0 \$E134	Recherche de la piste 0
E090 44 E091 35 FE	PULS	A,B,DP,X,Y,U,PC		E117	OF 52	CLR	<\$52	Toute tête
Trajtament de-			'	E119	OF 54	CLR	<\$54	en piste 0
E093 CE E0 04	LDU LDU	s standard pour 1 #\$E004	e kampisk   Fixe le vecteur		6F 84 0F 58	CLR CLR	, X <\$58	Éteint le moteur Initialise en double densité
E096 DF 55	STU	<\$55	d'exécution		Définition de la			

E11F DC E9	LDD <\$E9		E1C7 27 FA BEQ \$E1C3   de l'opération
E121 93 ED E123 2C 05	SUBD <\$ED BGE \$E12A	Récupère la valeur absolue de la différence	E1C9 8D 8E
E125 43	COMA	entre le pointeur de FAT	E1CD 2A 48 BPL \$E217 sort
E126 53 E127 C3 00 01	COMB ADDD #\$0001	et le pointeur de buffer	E1CF 17 02 88 LBSR \$E45A Activation du lecteur E1D2 C6 1B LDB #\$1B Lecture automatique
E12A 4D	TSTA	Si différence > 256,	E1D4 17 01 BD LBSR \$E394 Initialise registres disque
E12B 26 05 E12D 5D	BNE \$E132 TSTB	double densité   Si différence < 128,	Recherche du secteur demandé E1D7 86 04 LDA #\$04 Compteur recherche marquage
E12E 2A 02	BPL \$E132	double densité	E1D9 10 8E 75 00 LDY #\$7500 Compteur pour une piste
E130 03 58 E132 4F	COM <\$58 CLRA	Sinon simple densité Pas d'erreur dans CC	E1DD 31 3F LEAY -\$01,Y Si fin du décomptage, E1DF 10 27 00 F9 LBEQ \$E2DC erreur de vérification
E133 39	RTS	deficul dans ce	E1E3 E6 84 LDB ,X Lit status opération
Recherche de la	nista A		E1E5 C5 02 BITB #\$02 Si secteur pas trouvé, E1E7 27 F4 BEQ \$E1DD boucle
E134 C6 64	LDB #\$64	100 tentatives maximum	E1E9 E6 03 LDB \$03,X Réinitialise status disque
E136 A6 01 E138 85 08	LDA \$01,X BITA #\$08	Lit status	Recherche du marquage de données E1EB 4A DECA Si fin de décomptage,
E13A 26 13	BNE \$E14F	Si piste 0 trouvée,   sort	E1EB 4A DECA Si fin de décomptage, E1EC 10 27 02 58 LBEQ \$E448 erreur de piste
E13C 96 57 E13E 8A 10	LDA <\$57 ORA #\$10	Lit bits lecteur	E1F0 E6 84 LDB ,X Attend fin de E1F2 2A FC BPL SE1F0 transmission
E140 A7 02	STA \$02,X	Déplace	E1F4 E6 03 LDB \$03,X Lit le caractère
E142 84 EF E144 A7 02	ANDA #\$EF STA \$02,X	la tête	E1F6 C1 FB CMPB #\$FB Si pas marquage de données, E1F8 26 F1 BNE \$E1EB nouveau test
E144 A7 02 E146 8D 1D	STA \$02,X BSR \$E165	 Temporisation	E1F8 26 F1 BNE \$E1EB   nouveau test
E148 5A E149 10 27 03 27	DECB LBEO \$E474	Si dernière tentative,   erreur "Lecteur non prêt"	E1FA 4F CLRA 256 caractères à vérifier E1FB E6 84 LDB ,X Attend fin de
E14D 20 E7	BRA \$E136	Nouveau déplacement	E1FD 2A FC BPL \$E1FB transmission
E14F 8D 0E	BSR \$E15F	Temporisation	E1FF E6 03 LDB \$03,X Charge le caractère
E151 17 03 54 E154 6F A4	LBSR \$E4A8 CLR ,Y	Ptr position de la tête Tête en piste 0	E201 E1 C0 CMPB ,U+ Si caractère incorrect, E203 26 03 BNE \$E208 exit
E156 6F 06	CLR \$06,X	Initialise registre piste	E205 4A DECA Pour les 256
E158 39	RTS		E206 26 F3 BNE \$E1FB   caractères   Test de la validité de la vérification
Temporisation d		** 1	E208 E6 84 LDB ,X Lit status operation
E159 10 8E 00 6C E15D 20 0A	LDY #\$006C BRA \$E169	Valeur de temporisation Effectue la boucle	E20A C5 08 BITB #\$08 Si pas fin d'opération, E20C 27 FA BEQ \$E208 boucle
Temporisation d	e 14976µs		E20E 4D TSTA Si pas secteur entier
E15F 10 8E 07 50 E163 20 04	LDY #\$0750 BRA \$E169	Valeur de temporisation Effectue la boucle	E20F 26 02   BNE
Temporisation d	e 5984µs		E213 10 26 00 C5 LBNE \$E2DC incorrect, erreur
E165 10 8E 02 EC E169 31 3F	LDY #\$02EC LEAY -\$01,Y	Valeur de temporisation   Boucle pour	E217 35 01 PULS CC Řétablit CC E219 6F 84 CLR ,X Reset lecteur
E16B 26 FC	BNE \$E169	temporisation	E21B 39 RTS
E16D 39	RTS		Vérification d'un secteur double densité pour formatage
	age en simple densité	1 = 1	E21C 34 01 PSHS CC Rétablit CC
E16E 86 FF E170 97 58	LDA #\$FF STA <\$58	Fixe flag de simple densité	E21E 20 AF BRA \$E1CF Vérifie secteur
E172 4F	CLRA	Pas d'erreur dans CC	Ecriture d'un secteur simple densité
E173 39	RTS		E220 17 01 31 LBSR \$E354 Fixe la précompensation E223 17 01 35 LBSR \$E35B Calcul du CRC pour le secteur
	age en double densité		E226 34 01 PSHS CC Préserve CC
E174 OF 58 E176 39	CLR <\$58 RTS	Fixe flag de double densité	E228 34 06 PSHS B,A Empile le CRC
D 11 11 11		1	E22A 17 00 BD LBSR \$E2EA Recherche le secteur
E177 17 02 D8			E22D 24 05 BCC \$E234 Si ok, passe
	ure d'un secteur LBSR \$E452	Recherche la piste	E22F 35 06 PULS A.B Rétablit la pile
E17A 25 FA	LBSR \$E452 BCS \$E176	Recherche la piste Si erreur, sort	E22F 35 06 PULS A,B Rétablit la pile E231 16 02 0C LBRA \$E440 Erreur de secteur
E17A 25 FA E17C A6 01 E17E 85 04	LBSR \$E452 BCS \$E176 LDA \$01,X	Si erreur, sort Lit le status disque	E231 16 02 OC LBRA \$E440 Erreur de secteur Ecriture de 6 blancs
E17C A6 01 E17E 85 04 E180 27 05	LBSR \$E452 BCS \$E176 LDA \$01,X BITA #\$04 BEQ \$E187	Si erreur, sort Lit le status disque   Si bit de protection   actif,	E231 16 02 0C LBRA \$E440 Erreur de secteur Ecriture de 6 blancs E234 C6 FF LDB #\$FF   Passage en mode E236 E7 04 STB \$04,X "données"
E17C A6 01 E17E 85 04 E180 27 05 E182 86 01	LBSR \$E452 BCS \$E176 LDA \$01,X BITA #\$04	Si erreur, sort Lit le status disque Si bit de protection actif, initialise code "Disquette	E231 16 02 0C
E17C A6 01 E17E 85 04 E180 27 05 E182 86 01 E184 16 02 EF E187 96 58	LBSR \$E452 BCS \$E176 LDA \$01,X BITA #804 BEQ \$E187 LDA #801 LBRA \$E476 LDA <\$58	Si erreur, sort Lit le status disque   Si bit de protection   actif,   initialise code "Disquette   protégée" et sort   Si simple densité	E231 16 02 0C
E17C A6 01 E17E 85 04 E180 27 05 E182 86 01 E184 16 02 EF E187 96 58 E189 10 26 00 93	LBSR \$E452 BCS \$E176 LDA \$01,X BITA #\$04 BEQ \$E187 LDA #\$01 LBRA \$E476	Si erreur, sort Lit le status disque   Si bit de protection   actif,   initialise code "Disquette   protégée" et sort	E231 16 02 0C
E17C A6 01 E17E 85 04 E180 27 05 E182 86 01 E184 16 02 EF E187 96 58 E189 10 26 00 93 Ecriture d'un se E18D 17 01 B1	LBSR \$E452 BCS \$E176 LDA \$01,X BITA #\$04 BEQ \$E187 LDA #\$01 LBRA \$E476 LDA \$58 LBNE \$E220 ecteur double densité LBSR \$E341	Si erreur, sort Lit le status disque   Si bit de protection   actif,   initialise code "Disquette   protégée" et sort   Si simple densité   demandée, traite   Fixe la précompensation	E231 16 02 0C
E17C A6 01 E17E 85 04 E180 27 05 E182 86 01 E184 16 02 EF E187 96 58 E189 10 26 00 93 Ecriture d'un se E18D 17 01 B1 E190 C6 19	LBSR \$E452 BCS \$E176 LDA \$01,X BTTA #\$04 BEQ \$E187 LDA #\$01 LBRA \$E476 LDA \$58 LBNE \$E220 ecteur double densité LBSR \$E341 LDB #\$19	Si erreur, sort Lit le status disque   Si bit de protection actif, initialise code "Disquette protégée" et sort   Si simple densité demandée, traite  Fixe la précompensation Ecriture automatiquer	E231 16 02 0C LBRA \$E440
E17C A6 01 E17E 85 04 E180 27 05 E182 86 01 E184 16 02 EF E187 96 58 E189 10 26 00 93 Ecriture d'un se E18D 17 01 B1 E190 C6 19 E192 34 01 E194 17 01 FD	LBSR \$E452 BCS \$E176 LDA \$01,X BITA #\$04 BEQ \$E187 LDA #\$01 LBRA \$E476 LDA <\$58 LBNE \$E220 ecteur double densité LBSR \$E341 LDB #\$19 PSHS CC LBSR \$E394	Si erreur, sort Lit le status disque   Si bit de protection   actif,   initialise code "Disquette   protégée" et sort   Si simple densité   demandée, traite   Fixe la précompensation	E231 16 02 0C
E17C A6 01 E17E 85 04 E180 27 05 E182 86 01 E184 16 02 EF E187 96 58 E189 10 26 00 93 Ecriture d'un s E18D 17 01 B1 E190 C6 19 E192 34 01	LBSR \$E452 BCS \$E176 LDA \$01,X BITA #\$04 BEQ \$E187 LDA #\$01 LBRA \$E476 LDA <\$58 LBNE \$E220 ecteur double densité LBSR \$E341 LDB #\$19 PSHS CC LBSR \$E394	Si erreur, sort Lit le status disque   Si bit de protection actif, initialise code "Disquette protégée" et sort   Si simple densité demandée, traite  Fixe la précompensation Ecriture automatiquer Protège le CC	E231 16 02 0C LBRA \$E440 Erreur de secteur Ecriture de 6 blancs E234 C6 FF LDB #\$FF E236 E7 04 STB \$04,X   "données" E238 CC 06 24 LDD #\$0624 6 caractère à écrire E23B E7 84 STB ,X Passe en écriture données FM E23D E6 84 LDB ,X   Attend fin de E23F 2A FC BPL \$E23D   transmission E241 6F 03 CLR \$03,X   Ecrit un caractère à 0 E242 4A DECA   Pour les 6 E244 26 F7 BNE \$E23D   caractères Ecriture du marquage de données
E17C A6 01 E17E 85 04 E180 27 05 E182 86 01 E184 16 02 EF E187 96 58 E189 10 26 00 93 Ecriture d'un se E18D 17 01 B1 E190 C6 19 E192 34 01 E194 17 01 FD Recherche du se E197 10 8E 75 00 E198 31 3F	LBSR \$E452 BCS \$E176 LDA \$01,X BITA #\$04 BEQ \$E187 LDA #\$01 LBRA \$E476 LDA <\$58 LBNE \$E220 ecteur double densité LBSR \$E341 LDB #\$19 PSHS CC LBSR \$E394 cteur demandé LDY #\$7500 LEAY -\$01,Y	Si erreur, sort Lit le status disque   Si bit de protection   actif,   initialise code "Disquette   protégée" et sort   Si simple densité   demandée, traite   Fixe la précompensation   Ecriture automatiquer   Protège le CC   Initialise registres disque   Compteur pour une piste   Si fin du décomptage,	E231 16 02 0C
E17C A6 01 E17E 85 04 E180 27 05 E182 86 01 E184 16 02 EF E187 96 58 E189 10 26 00 93 Ecriture d'un s E18D 17 01 B1 E190 C6 19 E192 34 01 E194 17 01 FD Recherche du se E197 10 8E 75 00	LBSR \$E452 BCS \$E176 LDA \$01,X BTTA #\$04 BEQ \$E187 LDA #\$01 LBRA \$E476 LDA \$58 LBNE \$E220 ecteur double densité LBSR \$E341 LDB #\$19 PSHS CC LBSR \$E394 cteur demandé LDY #\$7500 LEAY -\$01,Y LBEQ \$E440	Si erreur, sort Lit le status disque   Si bit de protection   actif,   initialise code "Disquette   protégée" et sort   Si simple densité   demandée, traite   demandée, traite   Fixe la précompensation   Ecriture automatiquer   Protège le CC   Initialise registres disque   Compteur pour une piste   Si fin du décomptage,   erreur de secteur	E231 16 02 0C
E17C A6 01 E17E 85 04 E180 27 05 E182 86 01 E184 16 02 EF E187 96 58 E189 10 26 00 93 Ecriture d'un se E18D 17 01 B1 E190 C6 19 E192 34 01 E194 17 01 FD Recherche du se E197 10 8E 75 00 E19B 31 3F E19D 10 27 02 9F E1A1 E6 84 E1A3 C5 02	LBSR \$E452 BCS \$E176 LDA \$01,X BITA #\$04 BEQ \$E187 LDA \$E476 LDA \$58 LBNE \$E220 ecteur double densité LBSR \$E341 LDB #\$19 PSHS CC LBSR \$E394 cteur demandé LDY #\$7500 LEAY -\$01,Y LBEQ \$E440 LDB ,X BITB #\$02	Si erreur, sort Lit le status disque   Si bit de protection   actif,   initialise code "Disquette   protégée" et sort   Si simple densité   demandée, traite  Fixe la précompensation   Ecriture automatiquer   Protège le CC   Initialise registres disque    Compteur pour une piste   Si fin du décomptage,   erreur de secteur   Lit status opération   Si secteur pas trouvé,	E231 16 02 0C
E17C A6 01 E17E 85 04 E180 27 05 E182 86 01 E184 16 02 EF E187 96 58 E189 10 26 00 93 Ecriture d'un s E18D 17 01 B1 E190 C6 19 E192 34 01 E194 17 01 FD Recherche du se E197 10 8E 75 00 E19B 31 3F E19D 10 27 02 9F E1A1 E6 84	LBSR \$E452 BCS \$E176 LDA \$01,X BITA #\$04 BEQ \$E187 LDA #\$01 LBRA \$E476 LDA <\$58 LBNE \$E220 ecteur double densité LBSR \$E341 LDB #\$19 PSHS CC LBSR \$E394 cteur demandé LDY #\$7500 LEAY -\$01,Y LBEQ \$E440 LDB X BITB #\$02 BEQ \$E19B	Si erreur, sort Lit le status disque   Si bit de protection   actif,     initialise code "Disquette     protégée" et sort     Si simple densité     demandée, traite     Fixe la précompensation     Ecriture automatiquer     Protège le CC     Initialise registres disque     Compteur pour une piste     Si fin du décomptage,     erreur de secteur     Lit status opération	E231 16 02 0C
E17C A6 01 E17E 85 04 E180 27 05 E182 86 01 E184 16 02 EF E187 96 58 E189 10 26 00 93 Ecriture d'un se E18D 17 01 B1 E190 C6 19 E192 34 01 E194 17 01 FD Recherche du se E197 10 8E 75 00 E19B 31 3F E19D 10 27 02 9F E1A1 E6 84 E1A3 C5 02 E1A5 27 F4 E1A7 A7 03 Ecriture du sec	LBSR \$E452 BCS \$E176 LDA \$01,X BITA #\$04 BEQ \$E187 LDA \$5187 LDA \$52476 LDA \$58 LENE \$E220 ecteur double densité LBSR \$E341 LDB #\$19 PSHS CC LBSR \$E394 cteur demandé LDY #\$7500 LEAY -\$01,Y LBEQ \$E440 LDB X BITB #\$02 BEQ \$E19B STA \$03,X teur double densité	Si erreur, sort Lit le status disque   Si bit de protection   actif,   initialise code "Disquette   protégée" et sort   Si simple densité   demandée, traite  Fixe la précompensation   Ecriture automatiquer   Protège le CC   Initialise registres disque    Compteur pour une piste   Si fin du décomptage,   erreur de secteur   Lit status opération   Si secteur pas trouvé,   boucle   Réinitialise status	E231 16 02 0C
E17C A6 01 E17E 85 04 E180 27 05 E182 86 01 E184 16 02 EF E187 96 58 E189 10 26 00 93 Ecriture d'un se E18D 17 01 B1 E190 C6 19 E192 34 01 E194 17 01 FD Recherche du se E197 10 8E 75 00 E19B 31 3F E19D 10 27 02 9F E1A1 E6 84 E1A3 C5 02 E1A5 27 F4 E1A7 A7 03 Ecriture du sec E1A9 E6 84 E1A8 2A FC	LBSR \$E452 BCS \$E176 LDA \$01,X BITA #\$04 BEQ \$E187 LDA #\$01 LBRA \$E476 LDA <\$58 LBNE \$E220 ecteur double densité LBSR \$E341 LDB #\$19 PSHS CC LBSR \$E394 cteur demandé LDY #\$7500 LEAY -\$01,Y LBEQ \$E440 LDB ,X BITB #\$02 BEQ \$E19B STA \$03,X	Si erreur, sort Lit le status disque   Si bit de protection actif, initialise code "Disquette protégée" et sort   Si simple densité demandée, traite  Fixe la précompensation Ecriture automatiquer Protège le CC Initialise registres disque  Compteur pour une piste   Si fin du décomptage,   erreur de secteur Lit status opération   Si secteur pas trouvé, boucle Réinitialise status    Attend fin de transmission	E231 16 02 0C LBRA \$E440
E17C A6 01 E17E 85 04 E180 27 05 E182 86 01 E184 16 02 EF E187 96 58 E189 10 26 00 93 Ecriture d'un se E18D 17 01 B1 E190 C6 19 E192 34 01 E194 17 01 FD Recherche du se E197 10 8E 75 00 E19B 31 3F E19D 10 27 02 9F E1A1 E6 84 E1A3 C5 02 E1A5 27 F4 E1A7 A7 03 Ecriture du sec E1A9 E6 84 E1AB 2A FC E1AD A7 03	LBSR \$E452 BCS \$E176 LDA \$01,X BITA #\$04 BEQ \$E187 LDA #\$01 LBRA \$E476 LDA \$58 LENE \$E220 ecteur double densité LBSR \$E341 LDB #\$19 PSHS CC LBSR \$E394 cteur demandé LDY #\$7500 LEAY -\$01,Y LBEQ \$E440 LDB X BITB #\$02 BEQ \$E19B STA \$03,X teur double densité LDB X BPL \$E1A9 STA \$03,X	Si erreur, sort Lit le status disque   Si bit de protection   actif,   initialise code "Disquette   protégée" et sort   Si simple densité   demandée, traite  Fixe la précompensation   Ecriture automatiquer   Protège le CC   Initialise registres disque    Compteur pour une piste   Si fin du décomptage,   erreur de secteur Lit status opération   Si secteur pas trouvé,   boucle   Réinitialise status    Attend fin de     transmission   Ecrit un mot de synchro	E231
E17C A6 01 E17E 85 04 E180 27 05 E182 86 01 E184 16 02 EF E187 96 58 E189 10 26 00 93 Ecriture d'un se E18D 17 01 B1 E190 C6 19 E192 34 01 E194 17 01 FD Recherche du se E197 10 8E 75 00 E19B 31 3F E19D 10 27 02 9F E1A1 E6 84 E1A3 C5 02 E1A5 27 F4 E1A7 A7 03 Ecriture du sec E1A9 E6 84 E1AB 2A FC E1AB A7 03 E1AF E6 84 E1B1 2A FC	LBSR \$E452 BCS \$E176 LDA \$01,X BITA #\$04 BEQ \$E187 LDA #\$01 LBRA \$E476 LDA <\$58 LBNE \$E220 ecteur double densité LBSR \$3341 LDB #\$19 PSHS CC LBSR \$B394 cteur demandé LDY #\$7500 LEAY -\$01,Y LBEQ \$E440 LDB ,X BITB #\$02 BEQ \$E19B STA \$03,X teur double densité LDB ,X BITB #\$02 BEQ \$E19B STA \$03,X teur double densité LDB ,X BITB #\$02 BEQ \$E19B STA \$03,X LBDB ,X BPL \$E1A9 STA \$03,X LBDB ,X LBBL \$E1A9 STA \$03,X LDB ,X	Si erreur, sort Lit le status disque   Si bit de protection actif, initialise code "Disquette protégée" et sort   Si simple densité demandée, traite  Fixe la précompensation Ecriture automatiquer Protège le CC Initialise registres disque  Compteur pour une piste   Si fin du décomptage,   erreur de secteur Lit status opération   Si secteur pas trouvé, boucle Réinitialise status    Attend fin de transmission	E231 16 02 0C
E17C A6 01 E17E 85 04 E180 27 05 E182 86 01 E184 16 02 EF E187 96 58 E189 10 26 00 93 Ecriture d'un se E18D 17 01 B1 E190 C6 19 E192 34 01 E194 17 01 FD Recherche du se E197 10 8E 75 00 E19B 31 3F E19D 10 27 02 9F E1A1 E6 84 E1A3 C5 02 E1A5 27 F4 E1A7 A7 03 Ecriture du sec E1A9 E6 84 E1AB 2A FC E1AD A7 03 E1AF E6 84 E1B1 2A FC E1B3 C6 FB	LBSR \$E452 BCS \$E176 LDA \$01,X BTTA #\$04 BEQ \$E187 LDA #\$01 LBRA \$E187 LDA #\$58 LENE \$E220 ecteur double densité LBSR \$E341 LDB #\$19 PSHS CC LBSR \$E394 cteur demandé LDY #\$7500 LERY -\$01,Y LBEQ \$E440 LDB ,X BITB #\$02 BEQ \$E19B STA \$03,X LDB ,X BPL \$E1A9 STA \$03,X LDB ,X BPL \$E1AF LDB #\$FB	Si erreur, sort Lit le status disque   Si bit de protection   actif,   initialise code "Disquette   protégée" et sort   Si simple densité   demandée, traite  Fixe la précompensation   Ecriture automatiquer   Protège le CC   Initialise registres disque    Compteur pour une piste   Si fin du décomptage,   erreur de secteur   Lit status opération   Si secteur pas trouvé,   boucle   Réinitialise status    Attend fin de   transmission   Ecrit um mot de synchro   Attend la fin de   la transmission   Ecrit le marquage	E231
E17C A6 01 E17E 85 04 E180 27 05 E182 86 01 E184 16 02 EF E187 96 58 E189 10 26 00 93 Ecriture d'un se E18D 17 01 B1 E190 C6 19 E192 34 01 E194 17 01 FD Recherche du se E197 10 8E 75 00 E19B 31 3F E19D 10 27 02 9F E1A1 E6 84 E1A3 C5 02 E1A5 27 F4 E1A7 A7 03 Ecriture du sec E1A9 E6 84 E1AB 2A FC E1AB A7 03 E1AF E6 84 E1B1 2A FC	LBSR \$E452 BCS \$E176 LDA \$01,X BITA #\$04 BEQ \$E187 LDA #\$01 LBRA \$E476 LDA <\$58 LBNE \$E220 ecteur double densité LBSR \$3341 LDB #\$19 PSHS CC LBSR \$B394 cteur demandé LDY #\$7500 LEAY -\$01,Y LBEQ \$E440 LDB ,X BITB #\$02 BEQ \$E19B STA \$03,X teur double densité LDB ,X BITB #\$02 BEQ \$E19B STA \$03,X teur double densité LDB ,X BITB #\$02 BEQ \$E19B STA \$03,X LBDB ,X BPL \$E1A9 STA \$03,X LBDB ,X LBBL \$E1A9 STA \$03,X LDB ,X	Si erreur, sort Lit le status disque   Si bit de protection   actif,   initialise code "Disquette   protégée" et sort   Si simple densité   demandée, traite   demandée, traite   Fixe la précompensation   Ecriture automatiquer   Protège le CC   Initialise registres disque   Compteur pour une piste   Si fin du décomptage,   erreur de secteur   Lit status opération   Si secteur pas trouvé,   boucle   Réinitialise status   Attend fin de   transmission   Ecrit um mot de synchro   Attend la fin de   la transmission	E231
E17C A6 01 E17E 85 04 E180 27 05 E182 86 01 E184 16 02 EF E187 96 58 E189 10 26 00 93 Ecriture d'un se E18D 17 01 B1 E190 C6 19 E192 34 01 E194 17 01 FD Recherche du se E197 10 8E 75 00 E19B 31 3F E19D 10 27 02 9F E1A1 E6 84 E1A3 C5 02 E1A5 27 F4 E1A7 A7 03 Ecriture du sec E1AP A7 03 Ecriture du sec E1AP E6 84 E1B1 2A FC E1B3 C6 FB E1B5 E7 03 E1B7 4F E1B8 E6 84	LBSR \$E452 BCS \$E176 LDA \$01,X BTTA #\$04 BEQ \$E187 LDA #\$01 LBRA \$E187 LDA #\$01 LBRA \$E210 LDB \$E220 Ecteur double densité LBSR \$E341 LDB #\$19 PSHS CC LBSR \$E394 Cteur demandé LDY #\$7500 LEAY -\$01,Y LBEQ \$E440 LDB ,X BITB #\$02 BEQ \$E19B STA \$03,X LDB ,X BPL \$E1A9 STA \$03,X LDB ,X BPL \$E1AF LDB #\$FB STB \$03,X CLRA LDB ,X	Si erreur, sort Lit le status disque   Si bit de protection   actif,   initialise code "Disquette   protégée" et sort   Si simple densité   demandée, traite  Fixe la précompensation   Berriture automatiquer   Protège le CC   Initialise registres disque    Compteur pour une piste   Si fin du décomptage,   erreur de secteur   Lit status opération   Si secteur pas trouvé,   boucle   Réinitialise status    Attend fin de   transmission   Berit un mot de synchro   Attend la fin de   la transmission   Ecrit le marquage   de données   256 caractères à écrire   Attend la fin de	E231
E17C A6 01 E17E 85 04 E180 27 05 E182 86 01 E184 16 02 EF E187 96 58 E189 10 26 00 93 Ecriture d'un se E18D 17 01 B1 E190 C6 19 E192 34 01 E194 17 01 FD Recherche du se E197 10 8E 75 00 E19B 31 3F E19D 10 27 02 9F E1A1 E6 84 E1A3 C5 02 E1A5 27 F4 E1A7 A7 03 Ecriture du sec E1A9 E6 84 E1AB 2A FC E1AD A7 03 E1AF E6 84 E1B1 2A FC E1B3 C6 FB E1B5 E7 03 E1B7 4F	LBSR \$E452 BCS \$B176 LDA \$01,X BITA #\$04 BBQ \$E187 LDA #\$01 LBRA \$E476 LDA \$528 LBNE \$E220 ecteur double densité LBSR \$E341 LDB #\$19 PSHS CC LBSR \$E394 cteur demandé LDY #\$7500 LEAY -\$01,Y LBEQ \$E440 LDB ,X BITB #\$02 BEQ \$E19B STA \$03,X teur double densité LDB ,X BITB #\$02 BEQ \$E19B STA \$03,X LBBD ,X LBBD  ,X LBBD  ,X LBBD  ,X LBBD  ,X LBBD  ,X LBBD  ,X LBBD  ,X LBBD  ,X LBBD  ,X LBBD  ,X LBBD	Si erreur, sort Lit le status disque   Si bit de protection   actif,   initialise code "Disquette   protégée" et sort   Si simple densité   demandée, traite   Fixe la précompensation   Ecriture automatiquer   Protège le CC   Initialise registres disque   Compteur pour une piste   Si fin du décomptage,   erreur de secteur   Lit status opération   Si secteur pas trouvé,   boucle   Réinitialise status   Attend fin de   transmission   Ecrit un mot de synchro   Attend la fin de   la transmission   Ecrit le marquage   de données   256 caractères à écrire	E231
E17C A6 01 E17E 85 04 E180 27 05 E182 86 01 E184 16 02 EF E187 96 58 E189 10 26 00 93 Ecriture d'un se E18D 17 01 B1 E190 C6 19 E192 34 01 E194 17 01 FD Recherche du se E197 10 8E 75 00 E19B 31 3F E19D 10 27 02 9F E1A1 E6 84 E1A3 C5 02 E1A5 27 F4 E1A7 A7 03 Ecriture du sec E1AP E6 84 E1AB 2A FC E1BA C6 FB E1B5 E7 03 E1BF 4F E1B8 E6 84 E1BA 2A FC E1BB E6 84 E1BB 2A FC E1BB 2B E6 84 E1BB 2A FC E1BB E6 84 E1BB E6 C0 E1BE E7 03	LBSR \$E452 BCS \$E176 LDA \$01,X BTTA #\$04 BEQ \$E187 LDA #\$01 LBRA \$E187 LDA #\$01 LBRA \$E210 LEBRA \$E220 Ecteur double densité LBSR \$E341 LDB #\$19 PSHS CC LBSR \$E394 Cteur demandé LDY #\$7500 LEAY -\$01,Y LBEQ \$E440 LDB ,X BITB #\$02 BEQ \$E19B STA \$03,X LDB ,X BPL \$E1AP LDB ,X BPL \$E1AP LDB ,X BPL \$E1AP STA \$03,X LDB ,X BPL \$E1AF LDB ,X BPL \$E1BB STB \$03,X CLRA LDB ,X BPL \$E1BB LDB	Si erreur, sort Lit le status disque   Si bit de protection   actif,   initialise code "Disquette   protégée" et sort   Si simple densité   demandée, traite  Fixe la précompensation   Berriture automatiquer   Protège le CC   Initialise registres disque    Compteur pour une piste   Si fin du décomptage,   erreur de secteur   Lit status opération   Si secteur pas trouvé,   boucle   Réinitialise status    Attend fin de   transmission   Berit un mot de synchro   Attend la fin de   la transmission   Ecrit le marquage   de données   256 caractères à écrire   Attend la fin de   la transmission Lit un caractère   Enregistre le caractère	E231
E17C A6 01 E17E 85 04 E180 27 05 E182 86 01 E184 16 02 EF E187 96 58 E189 10 26 00 93 Ecriture d'un se E18D 17 01 B1 E190 C6 19 E192 34 01 E194 17 01 FD Recherche du se E197 10 8E 75 00 E19B 31 3F 75 00 E19B 31 3F 60 22 E1A5 27 F4 E1A1 E6 84 E1A3 C5 02 E1A5 27 F4 E1A7 A7 03 Ecriture du sec E1A9 E6 84 E1AB 2A FC E1AD A7 03 E1AF E6 84 E1B1 2A FC E1BB C6 FB E1B5 E7 03 E1B7 4F E1B8 E6 84	LBSR \$E452 BCS \$B176 LDA \$01,X BITA #\$04 BBQ \$E187 LDA #\$01 LBRA \$E476 LDA \$58 LBNE \$E220 ecteur double densité LBSR \$E341 LDB #\$19 PSHS CC LBSR \$E394 cteur demandé LDY #\$7500 LEAY -\$01,Y LBEQ \$E440 LDB ,X BITB #\$02 BEQ \$E19B STA \$03,X teur double densité LDB ,X BITB #\$02 BEQ \$E19B STA \$03,X LEUB \$E1AP STA \$03,X LEUB \$E1AP STA \$03,X LDB ,X BPL \$E1AP LDB ,X BPL \$E1AP LDB ,X BPL \$E1AF LDB ,X BPL \$E1AF LDB ,X BPL \$E1AF LDB ,X BPL \$E1AF LDB ,X BPL \$E1BB LDB ,X	Si erreur, sort Lit le status disque   Si bit de protection   actif,   initialise code "Disquette   protégée" et sort   Si simple densité   demandée, traite   Tixe la précompensation   Ecriture automatiquer   Protège le CC   Initialise registres disque   Compteur pour une piste   Si fin du décomptage,   erreur de secteur   Lit status opération   Si secteur pas trouvé,   boucle   Réinitialise status   Attend fin de   transmission   Ecrit um mot de synchro   Attend la fin de   la transmission   Ecrit le marquage   de données   256 caractères à écrire   Attend la fin de   la transmission   Lit un caractère	E231
E17C A6 01 E17E 85 04 E180 27 05 E182 86 01 E184 16 02 EF E187 96 58 E189 10 26 00 93 Ecriture d'un se E18D 17 01 B1 E190 C6 19 E192 34 01 E194 17 01 FD Recherche du se E197 10 88 75 00 E198 31 3F E19D 10 27 02 9F E1A1 E6 84 E1A3 C5 02 E1A5 27 F4 E1A7 A7 03 Ecriture du sec E1AD A7 03 E1AF E6 84 E1BB 2A FC E1BB C6 FB E1BB C6 FB E1BB C6 FB E1BB C6 E6 C0 E1BE E7 03 E1BC E6 C0 E1BE E7 03 E1CO 4A	LBSR \$E452 BCS \$8176 LDA \$01,X BITA #\$04 BEQ \$E187 LDA 4\$50 LBRA \$E476 LDA <\$58 LBNE \$E220 ecteur double densité LBSR \$E341 LDB #\$19 PSHS CC LBSR \$E394 cteur demandé LDY #\$7500 LEAY -\$01,Y LBEQ \$E188 LDB ,X BITB #\$02 BEQ \$E19B STA \$03,X teur double densité LDB ,X BITB #\$02 BEQ \$E19B STA \$03,X teur double densité LDB ,X BPL \$E1A9 STA \$03,X LBBD \$E1A9 STB \$03,X LBBD \$E1B8 LDB \$E	Si erreur, sort Lit le status disque   Si bit de protection   actif,   initialise code "Disquette   protégée" et sort   Si simple densité   demandée, traite   demandée, traite   Fixe la précompensation   Ecriture automatiquer   Protège le CC   Initialise registres disque   Compteur pour une piste   Si fin du décomptage,   erreur de secteur   Lit status opération   Si secteur pas trouvé,   boucle   Réinitialise status   Attend fin de   transmission   Ecrit um mot de synchro   Attend la fin de   la transmission   Ecrit le marquage   de données   256 caractères à écrire   Attend la fin de   la transmission   Lit un caractère   Enregistre le caractère   Pour les 256	E231

E273 2A FC BPL \$E271 E275 6F 03 CLR \$03,X E277 E6 84 LDB ,X	transmission Ecrit un mot à 0   Attend fin de		LDB \$03,X BNE \$E33B o de secteur	Lit le caractère Si pas 0, recherche suivante
E279 2A FC BPL \$E277 Passage du reste du secteur simple dens: E27B C6 20 LDB #\$20 E27D E7 84 STB ,X E27F E6 84 LDB ,X	transmission ité   Passe en mode   "lecture données"   Attend fin de	E322 E6 84 II E324 2A FC II E326 E6 03 II E328 D1 4C II E32A 26 0F II	LDB ,X BPL \$E322 LDB \$03,X CMPB <\$4C BNE \$E33B	Attend fin de transmission Lit le caractère Si secteur incorrect, recherche suivante
E281 2A FC BPL \$E27F E283 E6 03 LDB \$03,X E285 43 COMA E286 26 F7 BNE \$E27F E288 32 7E LEAS -\$02,S E28A 17 FE CC LBSR \$E159	transmission Lit le caractère à perte   2 fois de   suite Rétablit la pile Temporisation	E32C E6 84 E32E 2A FC I E330 E6 03 I E332 26 07 I E334 17 FE 22	LDB ,X BPL \$E32C LDB \$03,X BNE \$E33B LBSR \$E159	Attend fin de transmission Lit le caractère Si pas 0, recherche suivante Temporisation
Test de vérification E28D 0D 48 TST <\$48 E28F 2A 42 BPL \$E2D3 E291 17 01 C6 LBSR \$E45A E294 8D 54 BSR \$E2EA	Si pas de vérification   demandée, sort Activation du lecteur Recherche le secteur	E338 A6 84 1 E33A 39 1 Recherche du secte	CLRA LDA ,X RTS eur simple densité suiv DECA	Pas d'erreur dans CC    /ant   Recherche du
E296 25 42 BCS \$E2DA Recherche du marquage de données E298 C6 FB LDB #\$FB E29A E7 03 STB \$03,X	Si erreur, sort    Mot de synchro   à trouver	E33C 26 BA I E33E 53 ( E33F 20 F7 I	BNE \$E2F8 COMB BRA \$E338	secteur suivant Erreur dans CC Sort du programme
E29C CC 80 38 LDD #\$8038 E29F E7 84 STB ,X E2A1 10 8E 01 00 LDY #\$0100 E2A5 31 3F LEAY -\$01,Y E2A7 27 31 BEQ \$E2DA	Passe en   "lecture synchro"   Compteur pour recherche   Si fin de décomptage,   erreur de vérification	E341 D6 4B 1 E343 C1 39 ( E345 2A 05 I	sation pour double dens LDB <\$4B CMPB #\$39 BPL \$E34C LDD #\$9F20	sité Lit registre piste Si au-delà de piste 57, séparateur actif
E2A9 E6 84 LDB ,X EZAB C5 01 BITTB #\$01 E2AD 27 F6 BEQ \$E2A5 E2AF E6 03 LDB \$03,X	Si pas de synchro, boucle Reset du status	E34A 20 03 E34C CC 1F 22 E34F A7 07 E351 E7 01	BRA \$E34F LDD #\$1F22 STA \$07,X STB \$01,X	Sinon, séparateur inactif Fixe séparateur Fixe 256 mots par secteur
Lecture du secteur simple densité E2B1 C6 28 LDB #\$28 E2B3 E7 84 STB ,X E2B5 E6 84 LDB ,X E2B7 2A FC BPL \$E2B5 E2B9 E6 03 LDB \$03,X E2BB E1 C0 CMPB ,U+	Passe en   "lecture donnée"   Attend fin de   transmission   Charge le caractère   Si caractère incorrect,	Fixe la précompens E354 86 BF 1 E356 A7 07 5 E358 6F 01	RTS sation pour simple dens LDA #\$BF STA \$07,X CLR \$01,X RTS	sité Séparateur actif à \$3F Fixe séparateur Fixe 128 mots par secteur
E2BD 26 1B BNE \$E2DA E2BF 4A DECA E2CO 26 F3 BNE \$E2B5 Lecture du CRC de données E2C2 A6 84 LDA ,X	erreur de vérification Pour tout le secteur Attend fin de	Calcul automatique E35B DE 4F 1 E35D 10 8E 00 80 1 E361 CC BF 84 1	e du CRC identificateur LDU <\$4F LDY #\$0080 LDD #\$BF84	en simple densité Ptr buffer secteur Taille simple densité Départ CRC identificateur
E2C4 2A FC BPL \$E2C2 E2C6 A6 03 LDA \$03,X E2C8 E6 84 LDB ,X E2CA 2A FC BPL \$E2C8 E2CC E6 03 LDB \$03,X E2CE 10 A3 E4 CMDD ,S	transmission Lit le CRCHigh   Attend fin de   transmission Lit le CRCLow   Si CRC incorrect,	E366 A6 E4 II E368 A8 C0 II E36A 34 02 II	PSHS B,A LDA ,S EORA ,U+ PSHS A LSRA	Empile le CRC Lit le CRCHigh Masque les bits sortants
E2D1 26 07 BNE \$E2DA E2D3 35 06 PULS A,B E2D5 35 01 PULS CC E2D7 6F 84 CLR ,X	erreur de vérification Rétablit la pile Rétablit le CC Reset du lecteur	E36D 44 1 E36E 44 1 E36F 44 1 E370 A8 E4 1	LSRA LSRA LSRA EORA ,S	Masque les bits entrants
E2D9 39 RTS  Fixe l'erreur de vérification E2DA 35 06 PULS A,B E2DC 86 20 LDA #\$20 E2DE 16 01 69 LBRA \$E44A	Rétablit la pile Code "erreur en vérification" Fixe l'erreur	E374 1F 89 5 E376 54 1 E377 54 1 E378 54 1 E379 48 2	STA ,S FFR A,B LSRB LSRB LSRB ASLA	Masque dans B Ajuste masque pour M*2^5
Vérifie un secteur simple densité           E2E1 34 01         PSHS CC           E2E3 CC 5D 30         LDD #\$5D30           E2E6 34 06         PSHS B,A           E2E8 20 A7         BRA \$E291	Préserve CC Valeur de départ CRC Empile le CRC Vérifie le secteur	E37B 48 E37C 48 E37D E8 62 E37F E7 62 E381 1F 89	ASLA ASLA ASLA EORB \$02,S STB \$02,S TFR A,BPoids fort p EORA \$02,S	
Recherche du secteur simple densité E2EA 86 C7 LDA #\$C7 E2EC A7 04 STA \$04,X E2EE 86 FE LDA #\$FE E2F0 A7 03 STA \$03,X E2F2 86 30 LDA #\$30 E2F4 DE 4F LDU \$4\$F E2F6 1A 50 ORCC #\$50	Passage en mode "synchro" Caractère de synchro à rechercher Compteur de recherche Ptr buffer de secteur Gel des interruptions	E385 A7 61 E387 58 E388 E8 E4 E38A E7 62 E38C 32 61 E38E 31 3F E390 26 D4	EORA \$02,S STA \$01,S ASLB EORB ,S STB \$02,S LEAS \$01,S LEAY -\$01,Y BNE \$2366 PULS A,B,PC	XOR poids fort pour M*2^12 Sauve poids fort CRC Poids faible pour M*2^5 XOR poids faible pour M*2^1 Sauve poids faible CRC Rétablit la pile   Caractère
Recherche du marquage d'identification E2F8 C6 38 LDB #\$38 E2FA E7 84 STB ,X E2FC 10 8E 17 00 LDY #\$1700 E300 31 3F LEAY -\$01,Y E302 27 3A BEQ \$E33E E304 E6 84 LDB ,X E306 C5 01 BITB #\$01 E308 27 F6 BEQ \$E300 E30A E6 03 LDB \$03,X Repérage du numéro de piste E30C C6 28 LDB #\$28	Passe en "lecture synchro" Compteur de recherche Si fin de décomptage, sort avec erreur Lit status opération Si pas de synchro, boucle Reset status Passe en	E394 96 4C 1 E396 A7 05 E398 86 0A 1 E39A A7 04 E39C 86 A1 E39E A7 03 E3A0 1A 50 E3A2 DE 4F E3A4 E7 84	s registres disque LDA	Numéro de lecteur initialisé  Mode "synchro" initialisé  Gel des interruptions Charge ptr buffer secteur Fixe l'opération disque
E30E E7 84 STB ,X E310 E6 84 LDB ,X E312 2A FC BPL \$E310 E314 E6 03 LDB \$03,X E316 D1 4B CMPB \$\$4B E318 26 21 BNE \$E33B Repérage du numéro de face (toujours 0) E31A E6 84 LDB ,X E31C 2A FC BPL \$E31A	"Lecture données"   Attend fin de   transmission   Lit le caractère   Si piste incorrecte,   recherche suivante   Attend fin de   transmission	E3AA 10 25 00 91 1 E3AE 34 01 1 E3BO 96 58 1 E3B2 26 3D 1	LBSR \$E452 LBCS \$E43F PSHS CC LDA <\$58 BNE \$E3F1	Recherche la piste Si erreur, sort Protège CC Lit densité lecteur Si simple densité, traite Fixe la précompensation
Y20211			·	

oomi oroar mic	)1110 G	03 100, 10	02 01 1071 (111111 01)	roro bariquo			
E3B6 C6 1B E3B8 8D DA Recherche le se	LDB BSR cteur	#\$1B \$E394	Lecture automatique Initialise registres disque	E458 4F E459 39	CLRA RTS		Pas d'erreur dans CC
E3BA 86 04 E3BC 10 8E 75 00 E3C0 31 3F E3C2 27 7C	LDA LDY LEAY BEO	#\$04 #\$7500 -\$01,Y \$E440	Compteur recherche marquage Compteur pour une piste   Si fin du décomptage,   erreur de secteur	Activation 6 E45A 10 8E 80 0 E45E D6 57 E460 CA 04		#\$8000 <\$57 #\$04	Compteur de test Récupère bits de lecteur
E3C4 E6 84 E3C6 C5 02 E3C8 27 F6	LDĒ BITB BEQ	,X #\$02 \$E3C0	Lit status opération   Si secteur non trouvé,   boucle	E462 E7 02 E464 C4 FB E466 E7 02	STB ANDB STB	\$02,X #\$FB \$02,X	Stimulation du lecteur
Recherche du ma E3CA E6 03 E3CC 4A E3CD 27 79 E3CF E6 84 E3D1 2A FC			Reset du status   Si fin de décomptage,   erreur de piste   Attend fin de   transmission	E468 31 3F E46A 27 08 E46C E6 01 E46E C4 02 E470 27 EC E472 4F	LEAY BEQ LDB ANDB BEQ CLRA	-\$01,Y \$E474 \$01,X #\$02 \$E45E	Si fin de décomptage,
E3D3 E6 03 E3D5 C1 FB	LDB CMPB	\$03,X #\$FB	Lit le caractère   Si pas marquage de données,   boucle	E473 39	RTS ur de lecteu	~	ras d'effeut dans ce
E3D7 26 F3 Lecture du sect E3D9 4F E3DA E6 84 E3DC 2A FC	BNE eur doub CLRA LDB BPL	\$E3CC le densité ,X \$E3DA	256 caractères à lire   Attend fin de   transmission	E474 86 10 E476 34 01 E478 20 D0	LDA PSHS BRA	#\$10 CC \$E44A	Code "Lecteur non prêt" Ajuste la pile Fixe l'erreur
E3DE E6 03 E3E0 E7 C0 E3E2 4A E3E3 26 F5	LDB STB DECA BNE	\$03,X ,U+ \$E3DA	Charge le caractère Ecrit le caractère   Pour tout   le secteur	Déplacement E47A 17 FC E8 E47D 8D 29 E47F E6 A4	s des têtes LBSR BSR LDB	sur la piste dema \$E165 \$E4A8 ,Y	andée Temporisation Ptr sur position de tête Lit position actuelle
Test de validit E3E5 E6 84 E3E7 C5 08 E3E9 27 FA E3EB C5 04 E3ED 26 55	é de la LDB BITB BEQ BITB BNE	lecture ,X #\$08 \$E3E5 #\$04 \$E444	Lit status opération   Si pas fin opération,   boucle   Si CRC incorrect,   erreur sur les données	E481 96 57 E483 D0 4B E485 27 18 E487 2A 03 E489 8A 20 E48B 50	LDA SUBB BEQ BPL ORA NEGB	<\$57 <\$4B \$E49F \$E48C #\$20	Lit bits de lecteur Retire position demandée Si = 0, sort Si > à 0, recul de la tête   Sinon, avance de la tête et   valeur absolue intervalle
E3EF 20 4A  Lecture d'un se E3F1 17 FF 60 E3F4 17 FE F3 E3F7 25 47	LBSR LBSR BCS	\$E354 \$E2EA \$E440	Sort du programme  Fixe la précompensation Recherche le secteur Si erreur, sort	E48C A7 02 E48E 8A 14 E490 A7 02 E492 84 EB E494 A7 02 E496 17 FC CC	STA ORA STA ANDA STA LBSR	\$02,X #\$14 \$02,X #\$EB \$02,X \$E165	Fixe sens de déplacement  Stimulation du déplacement pas à pas  Temporisation
E3F9 31 23 E3FB 17 FD 6B Recherche du dé E3FE C6 FB E400 E7 03 E402 CC 80 38	LDB STB LDD	#\$FB \$03,X #\$8038	Ajuste compteur tempo Temporisation    Fixe code de synchro à trouver   Passe en mode	E499 5A E49A 26 F2 E49C 17 FC C0 E49F 8D 07 E4A1 D6 4B E4A3 E7 06	DECB BNE LBSR BSR LDB STB	\$E48E \$E15F \$E4A8 <\$4B \$06,X	Pour le nombre de déplacements convenu Temporisation Ptr sur position de tête Lit numéro de piste Initialise piste disque
E405 E7 84 E407 10 8E 01 00 E40B 31 3F E40D 27 39 E40F E6 84 E411 C5 01	STB LDY LEAY BEQ LDB BITB	,X #\$0100 -\$01,Y \$E448 ,X #\$01	"lecture synchro" Compteur pour recherche   Si fin du décomptage,   erreur de piste Lit status opération   Si pas de synchro,	E4A8 10 8E 60 5 E4AC 96 49	LDA	#\$6052 <\$49	Initialise position système  Ptr positions têtes Lit numéro de lecteur
E413 27 F6 Lecture du sect E415 E6 03 E417 C6 28	BEQ eur simp LDB LDB	\$E40B le densité \$03,X #\$28	boucle  Reset du status   Passage en mode	E4AE 84 02 E4B0 31 A6 E4B2 39	ANDA LEAY RTS	#\$02 A,Y	Ajuste offset Ajuste ptr sur position
E419 E7 84 E41B E6 84 E41D 2A FC E41F E6 03 E421 E7 C0 E423 4A E424 26 F5	STB LDB BPL LDB STB DECA BNE	,X ,X \$E41B \$03,X ,U+ \$E41B	"lecture données"   Attend fin de   transmission   Charge le caractère   Ecrit le caractère   Pour tout   le secteur	Routine pou E4B3 34 7F E4B5 17 FB E5 E4B8 96 49 E4BA 81 04 E4BC 26 0A	PSHS LBSR LDA CMPA BNE	U,Y,X,DP,B,A,CC \$E09D <\$49 #\$04 \$E4C8	C   Initialise les registres Lit numéro de lecteur   Si pas lecteur RamDisk,   passe
Vérification de E426 E6 84 E428 2A FC E42A E6 03 E42C 34 04 E42E 43	la vali LDB BPL LDB PSHS COMA	dité de la lectu: ,X \$E426 \$03,X B	re'   Attend fin de   transmission   Lit le CRCHigh/CRCLow   Empile le CRCHigh/CRCLow   Si pas deuxième passe,	E4BE CE E0 ŌA E4C1 DF 55 E4C3 BD FF A0 E4C6 20 56	LDU STU JSR BRA formatage di BSR	#\$E00A <\$55 \$FFA0 \$E51E sque \$E533	Fixe le vecteur   d'exécution Exécute en 2ème banque Sort du programme   Fixe entrelacement
E42F 26 F5 E431 17 FF 27 E434 1E 89 E436 10 A3 E1 E439 26 09 E43B 35 01 E43D 6F 84	BNE LBSR EXG CMPD BNE PULS CLR	\$E426 \$E35B A,B ,S++ \$E444 CC	boucle   Calcule CRC pour les données   Ajuste CRC pour comparaison   Si CRC incorrect,   erreur sur les données   Rétablit CC   Reset lecteur	E4CA 96 48 E4CC 84 80 E4CE 97 48 E4DO 17 FB D4 E4D3 17 FF 84 E4D6 25 46 E4D8 17 FC 59	LDA ANDA STA LBSR LBSR BCS LBSR	<\$48 #\$80 <\$48 \$E0A7 \$E45A \$E51E \$E134	Conserve bit vérification Choix du lecteur Activation du lecteur Si erreur, sort Recherche de la piste 0
Fixe l'erreur d E440 86 04 E442 20 06 Fixe l'erreur s E444 86 08	LDA BRA	r #\$04 \$E44A	Code "Erreur de secteur" Fixe l'erreur Code "Erreur sur les données"	E4DB 25 41 E4DD 0F 4B E4DF 8D 40 E4E1 25 3B E4E3 34 01 E4E5 1A 50 E4E7 17 00 8E	BCS CLR BSR BCS PSHS ORCC LBSR	\$E51E <\$4B \$E521 \$E51E CC #\$50 \$E578	Si erreur, sort Piste 0 demandée Test la protection disque Si disque protégé, sort Préserve les interruptions Gel des interruptions Prépare table entrelacements
E446 20 02 Fixe l'erreur d E448 86 02 Fixe l'erreur	LDA	\$E44A #\$02	Fixe l'erreur  Code "Erreur de piste"	Formatage d E4EA 86 02 E4EC 34 02 E4EE 17 00 B7	LDA PSHS LBSR	#\$02 A \$E5A8	2 tentatives   maximum Crée liste params de piste
E44A 97 4E E44C 6F 84 E44E 35 01 E450 43 E451 39	STA CLR PULS COMA RTS	<\$4E ,X CC	Fixe l'erreur moniteur Reset du lecteur Rétablit le CC Erreur dans CC	E4F1 8E E7 D0 E4F4 17 FF 63 E4F7 17 00 EB E4FA 24 0B E4FC 6A E4 E4FE 26 EE	LDX LBSR LBSR BCC DEC BNE	#\$E7D0 \$E45A \$E5E5 \$E507 ,S \$E4EE	Ptr registres disque Activation du lecteur Formatage de la piste Si ok, exit   Tentative suivante
Routine de rech E452 8D 06 E454 25 03 E456 8D 22	erche d' BSR BCS BSR	une piste \$E45A \$E459 \$E47A	Activation du lecteur Si erreur, sort Déplace les têtes	E500 35 02 E502 35 01 E504 43 E505 20 17	PULS PULS COMA BRA	A CC \$E51E	Rétablit la pile Rétablit CC Erreur dans CC Sort du programme

		_	-Z. 131. 3 . 13			
E507 35 02 E509 35 01	PULS PULS	A CC	Rétablit la pile Rétablit CC	Prépare la liste des pa E5A8 8E 60 D3 LDX	ramétres de piste #\$60D3	Ptr liste d'entrelacements
E50B 96 4B	LDA	<\$4B	Lit registre piste	E5AB DE 4F LDU	#\$00D5 <\$4F	Ptr buffer de secteur
E50D 81 4F	CMPA	#\$4F	Si piste 79,	E5AD E6 80 LDB	, X+	Lit le numéro de secteur
E50F 27 04	BEQ	\$E515	sort	E5AF 27 1D BEQ	\$E5CE	Si fin de liste, sort
E511 8D 1B E513 20 CE	BSR BRA	\$E52E \$E4E3	Piste suivante	E5B1 96 4B LDA E5B3 A7 C4 STA	<\$4B ,U	Ecrit numéro de piste
Initialise la p			Bulvance	E5B5 6F 41 CLR	\$01,U	Ecrit numéro de face
E515 17 02 78	LBSR	\$E790	Initialise la piste catalogue	E5B7 E7 42 STB	\$02,U	Ecrit numéro de secteur
E518 25 04 E51A 86 50	BCS LDA	\$E51E #\$50	Si erreur, sort	E5B9 10 8E 00 04 LDY E5BD 96 58 LDA	#\$0004 <\$58	4 paramètres en tout
E51C 97 4B	STA	#\$30 <\$4B	Pose   piste 80	E5BD 96 58 LDA E5BF 4C INCA	7500	Ecrit la densité secteur
E51E 16 FB 69	LBRA	\$E08A	Sort du programme	E5C0 A7 43 STA	\$03,U	
				E5C2 27 0B BEQ	\$E5CF	Calcul CRC double densité
Test de la prot E521 A6 01	LDA LDA	\$01,X	Lit status	E5C4 CC B2 30 LDD E5C7 17 FD 9A LBSR	#\$B230 \$E364	Valeur de départ CRC Calcul CRC simple densité
E523 85 04	BITA	#\$04	Si disquette protégée,	E5CA ED C1 STD	,U++	Ecrit le CRC dans la liste
E525 26 02	BNE	\$E529	erreur	E5CC 20 DF BRA	\$E5AD	Secteur suivant
E527 4F E528 39	CLRA RTS		Pas d'erreur dans CC	E5CE 39 RTS Calcul du CRC de donnée	a manua liata danb	ala danaitá
E320 39	KID		I	E5CF CC EF 21 LDD	#\$EF21	Valeur de départ CRC
Erreur de prote	ction di			E5D2 20 F3 BRA	\$E5C7	Retour au programme
E529 86 01	LDA	#\$01	Code "Disquette protégée"	200 1 200 2		
E52B 16 FF 48	LBRA	\$E476	Fixe l'erreur	Attente de l'index E5D4 E6 01 LDB	\$01,X	I
Déplacement de	la tête	pour formatage		E5D6 C5 40 BITB	#\$40	Attend l'index
E52E OC 4B	INC	<\$4B	Piste suivante	E5D8 27 FA BEQ	\$E5D4	1
E530 16 FF 47	LBRA	\$E47A	Déplace les têtes	E5DA E6 03 LDB E5DC E6 84 LDB	\$03,X ,X	Efface registre d'écriture
Fixe la densité	de form	atage selon le t	vpe de logiciel	E5DE 2A FA BPL	\$E5DA	Petite temporisation
E533 34 10	PSHS	X		E5E0 E6 84 LDB	, X	préalable
E535 CE E5 5E	LDU	#\$E55E	Ptr sur paramètres logiciels	E5E2 2A FC BPL	\$E5E0	$I_{\perp}$
E538 8E 00 03 E53B C6 04	LDX LDB	#\$0003 #\$04	Ptr sur 3ème lettre applic. 4 caractères à comparer	E5E4 39 RTS		
E53D A6 84	LDA	, X	Si les caractères sont	Formatage d'une piste		
E53F A1 C4	CMPA	<b>,</b> U	identiques, décrémente	E5E5 86 10 LDA	#\$10	16 secteurs
E541 27 09 E543 5C	BEQ INCB	\$E54C	les compteurs	E5E7 34 02 PSHS E5E9 DE 4F LDU	A <\$4F	à formater Ptr du buffer secteur
E544 33 C5	LEAU	B,U	Sinon, paramètres suivants	E5EB 96 58 LDA	<\$58	Si simple densité
E546 A6 C4	LDA	,Ū	Si pas fin de liste,	E5ED 10 26 00 B9 LBNE	\$E6AA	demandée, traite
E548 26 EE	BNE	\$E538	nouvelle comparaison	Formatage d'une piste e		Dina la mésamanation
E54A 20 10 E54C 30 1F	BRA LEAX	\$E55C -\$01,X	Sinon, sort   Pour lettre	E5F1 17 FD 4D LBSR E5F4 8D DE BSR	\$E341 \$E5D4	Fixe la précompensation Attend le passage d'index
E54E 26 03	BNE	\$E553	suivante	E5F6 CC 4E FF LDD	#\$4EFF	Fixe le mode
E550 8E 00 1A	LDX	#\$001A	Pointe checksum application	E5F9 ED 03 STD	\$03,X	"donnée"
E553 33 41 E555 5A	LEAU DECB	\$01,U	Caractère suivant	E5FB C6 04 LDB E5FD E7 84 STB	#\$04 ,X	Passe en formatage
E556 26 E5	BNE	\$E53D	Survaiic	Ecriture de l'amorce de		Tormatage
E558 A6 C4	LDA	, U	Fixe la densité	E5FF 86 1E LDA	#\$1E	30 mots à écrire
E55A 97 58	STA	<\$58				
EEEG 3E 00			pour le formatage	E601 E6 84 LDB	, X	Attend fin de
E55C 35 90	PULS	X,PC	pour le formatage	E603 2A FC BPL	\$E601	transmission
Paramètres pour	PULS repérag	X,PC e de densité des	logiciels	E603 2A FC BPL E605 C6 4E LDB E607 E7 03 STB		transmission Ecrit un mot de valeur \$4E
Paramètres pour E55E 52 45 47	PULS repérag FCC	X,PC e de densité des "REG"	   logiciels   "GEREZ VOS FICHES"	E603 2A FC BPL E605 C6 4E LDB E607 E7 03 STB E609 4A DECA	\$E601 #\$4E \$03,X	transmission Ecrit un mot de valeur \$4E Pour les
Paramètres pour E55E 52 45 47 E561 6E	PULS repérag FCC FCB	X,PC e de densité des "REG" \$6E	   logiciels   "GEREZ VOS FICHES"   Checksum de l'application	E603 2A FC BPL E605 C6 4E LDB E607 E7 03 STB E609 4A DECA E60A 26 F5 BNE	\$E601 #\$4E	transmission Ecrit un mot de valeur \$4E
Paramètres pour E55E 52 45 47	PULS repérag FCC	X,PC e de densité des "REG"	   logiciels   "GEREZ VOS FICHES"	E603 2A FC BPL E605 C6 4E LDB E607 E7 03 STB E609 4A DECA	\$E601 #\$4E \$03,X	transmission Ecrit un mot de valeur \$4E Pour les
Paramètres pour E55E 52 45 47 E561 6E E562 FF E563 43 49 50 E566 4A	PULS repérag FCC FCB FCB FCC FCB	X,PC  de densité des "REG" \$6E \$FF "CIP" \$4A	Checksum de l'application "PICTOR" Checksum de l'application Simple densité "PICTOR" Checksum de l'application	E603 2A FC BPL E605 C6 4E LDB E607 E7 03 STB E609 4A DECA E60A 26 F5 BNE Ecriture de 12 blancs E60C 86 OC LDA E60E E6 84 LDB	\$E601 #\$4E \$03,X \$E601 #\$0C ,X	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de
Paramètres pour E55E 52 45 47 E561 6E E562 FF E563 43 49 50 E566 4A E567 FF	PULS repérag FCC FCB FCB FCC FCB FCC	X,PC e de densité des "REG" \$6E \$FF "CIP" \$4A \$FF	s logiciels   "GREZ VOS FICHES"   Checksum de l'application   Simple densité   "PICTOR"   Checksum de l'application   Simple densité	E603 2A FC BPL E605 C6 4E LDB E607 E7 03 STB E609 4A DECA E60A 26 F5 BNE Ecriture de 12 blancs E60C 86 0C LDA E60E E6 84 LDB E610 2A FC BPL	\$E601 #\$4E \$03,X \$E601 #\$0C ,X \$E60E	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission
Paramètres pour E55E 52 45 47 E561 6E E562 FF E563 43 49 50 E566 4A	PULS repérag FCC FCB FCB FCC FCB	X,PC  de densité des "REG" \$6E \$FF "CIP" \$4A	Checksum de l'application "PICTOR" Checksum de l'application Simple densité "PICTOR" Checksum de l'application	E603 2A FC BPL E605 C6 4E LDB E607 E7 03 STB E609 4A DECA E60A 26 F5 BNE Ecriture de 12 blancs E60C 86 OC LDA E60E E6 84 LDB	\$E601 #\$4E \$03,X \$E601 #\$0C ,X	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de
Paramètres pour E55E 52 45 47 E561 6E E562 FF E563 43 49 50 E566 4A E567 FF E568 4C 45 4D E56B 74 E56C FF	PULS repérag FCC FCB FCC FCB FCC FCB FCCB FCB FCCB FCCB FCCB FCCB FCCB	X,PC  e de densité des "REG" \$6E \$FF "CIP" \$4A \$FF "LEM" \$74 \$FF	slogiciels "GRREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité	E603     2A FC     BPL       E605     C6 4E     LDB       E607     E7 03     STB       E609     4A     DECCA       E60A     26 F5     BNE        Ecriture de 12 blancs       E60C     86 0C     LDA       E60E     E6 84     LDB       E612     2A FC     BPL       E612     6F 03     CLR       E614     4A     DECA       E615     26 F7     BNE	\$E601 #\$4E \$03,X \$E601 #\$0C ,X \$E60E \$03,X	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0
Paramètres pour E55E 52 45 47 E561 6E E562 FF E563 43 49 50 E566 4A E567 FF E568 4C 45 4D E56B 74 E56C FF E56D 4C 4F 50	PULS repérag FCC FCB FCC FCB FCC FCB FCCB FCCB FCCB	X,PC  e de densité des "REG" \$6E \$FF "CIP" \$4A \$FF "LEM" \$74 \$FF "LOP"	"GEREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "POLYPHONIA"	E603 2A FC BPL E605 C6 4E LDB E607 E7 03 STB E609 4A DECA E60A 26 F5 DECA E60C 86 0C LDA E60E E6 84 LDB E610 2A FC BPL E612 6F 03 CLR E614 4A DECA E615 26 F7 BNE Ecriture des 3 mots de	\$E601 #\$4E \$03,X \$E601 #\$0C ,X \$E60E \$03,X \$E60E synchronisation	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 12 mots
Paramètres pour E55E 52 45 47 E561 6E E562 FF E563 43 49 50 E566 4A E567 FF E568 4C 45 4D E56B 74 E56C FF	PULS repérag FCC FCB FCB FCB FCC FCB FCC FCB FCC FCB FCC FCB FCC	X,PC  e de densité des "REG" \$6E \$FF "CIP" \$4A \$FF "LEM" \$74 \$FF "LOP" \$85	slogiciels "GRREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité	E603 2A FC BPL E605 C6 4E LDB E607 E7 03 STB E609 4A DECA E60A 26 F5 DATE Ecriture de 12 blancs E60C 86 0C LDA E60B E6 84 LDB E610 2A FC BPL E612 6F 03 CLR E614 4A DECA E615 26 F7 DATE Ecriture des 3 mots de E617 E6 84 LDB	\$E601 #\$4E \$03,X \$E601 #\$0C ,X \$E60E \$03,X \$E60E \$v3,X	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 12 mots Attend fin de
Paramètres pour E55E 52 45 47 E561 6E E562 FF E563 43 49 50 E566 4A E567 FF E568 4C 45 4D E56B 74 E56B 74 E56B 74 E56D 4C 4F 50 E570 B5 E571 00 E572 53 45 47	PULS repérag FCC FCB FCC FCC	X,PC  e de densité des "REG" \$6E \$FF "CIP" \$4A \$FF "LEM" \$74 \$FF "LOP" \$85 \$00 "SEG"	"GEREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "POLYPHONIA" Checksum de l'application Double densité "CESTION PRIVEE"	E603         2A FC         BPL           E605         C6 4E         LDB           E607         E7 03         STB           E609         4A         DECA           E600         46 F5         DECA           E600         86 0C         LDA           E600         86 0C         LDA           E610         2A FC         BPL           E612         6F 03         CLR           E614         4A         DECA           E615         26 F7         BNE            Ecriture des 3 mots de           E617         E6 84         LDB           E619         2A FC         BPL           E61B         CC Al OA         LDD	\$E601 #\$4E \$03,X \$E601 #\$0C ,X \$E60E \$03,X \$E60E synchronisation ,X \$E617 #\$A10A	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 12 mots Attend fin de transmission Attend fin de transmission Passe en mode "synchro"
Paramètres pour E55E 52 45 47 E561 6E E562 FF E563 43 49 50 E566 4A E567 FF E568 4C 45 4D E56B 74 E56C FF E56D 4C 4F 50 E570 B5 E571 00 E572 53 45 47 E555 B6	PULS repérag FCC FCB FCB FCCB FCCB FCCB FCCC FCCB FCCC FCCB FCCC FCCB FCCC FCCB FCCC FCCB FCCC	X,PC  e de densité des  "REG"  \$6E  \$FF  "CIP"  \$4A  \$FF  "LEM"  \$74  \$FF  "LOP"  \$85  \$00  "SEG"  \$86	"GEREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "POLYPHONIA" Checksum de l'application Double densité "GESTION PRIVEE" Checksum de l'application	E603         2A FC         BPL           E605         C6 4E         LDB           E607         F7 03         STB           E609         4A         DECA           E600         4A         DECA           E600         26 F5         BNE            Ecriture de 12 blancs           E600         26 OC         LDA           E602         26 OC         BDL           E612         27 CC         BPL           E612         26 F0         3 CLR           E614         4A         DECA           E615         26 F7         BNE            Ecriture des 3 mots de         E617           E617         E6 84         LDB           E619         2A FC         BPL           E61B         CC Al OA         LDD           E61E         E0 CO         Al OA           E61E         ED 03         STD	\$E601 #\$4E \$03,X \$E601 #\$0C ,X \$E60E \$03,X \$E60E synchronisation ,X \$E617 #\$810A \$03,X	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 12 mots Attend fin de transmission Passe en mode "synchro" et écrit mot de synchro
Paramètres pour E55E 52 45 47 E561 6E E562 FF E563 43 49 50 E566 4A E567 FF E568 4C 45 4D E56B 74 E56B 74 E56B 74 E56D 4C 4F 50 E570 B5 E571 00 E572 53 45 47	PULS repérag FCC FCB FCC FCC	X,PC  e de densité des "REG" \$6E \$FF "CIP" \$4A \$FF "LEM" \$74 \$FF "LOP" \$85 \$00 "SEG"	"GREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "POLYPHONIA" Checksum de l'application Double densité "GESTION PRIVEE" Checksum de l'application Double densité	E603         2A FC         BPL           E605         C6 4E         LDB           E607         E7 03         STB           E609         4A         DECA           E600         46 F5         DECA           E600         86 0C         LDA           E600         86 0C         LDA           E610         2A FC         BPL           E610         2A FC         BPL           E612         26 F0         3         CLR           E614         4A         DECA           E615         26 F7         SNE         LDB           E617         26 84         LDB           E619         2A FC         BPL           E61B         CC A1 0A         LDD           E61B         EC A1 0A         LDD           E620         E6 84         LDB           E622         2A FC         BPL	\$E601 #\$4E \$03,X \$E601 #\$0C ,X \$E60E \$03,X \$E60E synchronisation ,X \$E617 #\$A10A	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 12 mots Attend fin de transmission Attend fin de transmission Passe en mode "synchro"
Paramètres pour E55E 52 45 47 E561 6E E562 FF E563 43 49 50 E566 4A E567 FF E568 4C 45 4D E56B 74 E56C FF E56D 4C 4F 50 E570 B5 E571 00 E572 53 45 47 E575 B6 E576 00 E577 00	PULS repérag FCC FCB FCB FCB FCB FCB FCC	X,PC  e de densité des  "REG"  \$6E  \$FF  "CIP"  \$4A  \$FF  "LEM"  \$74  \$FF  "LOP"  \$85  \$00  \$00  \$00	"GEREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "POLYPHONIA" Checksum de l'application Double densité "GESTION PRIVEE" Checksum de l'application	E603         2A FC         BPL           E605         C6 4E         LDB           E607         F7 03         STB           E609         4A         DECA           E600         4A         DECA           E600         26 F5         BNE            Ecriture de 12 blancs           E600         26 OC         LDA           E610         2A FC         BPL           E612         26 F0         3 CLR           E614         4A         DECA           E615         26 F7         BNE            Ecriture des 3 mots de         E617           E619         2A FC         BPL           E619         2A FC         BPL           E618         CC Al OA         LDD           E618         CC Al OA         LDD           E612         2A FC         BPL           E622         2A FC         BPL           E624         A7 O3         STA	\$E601 #\$4E \$03,X \$E601 #\$0C ,X \$E60E \$03,X \$E60E synchronisation ,X \$E617 #\$A10A \$03,X ,X \$E620 \$03,X	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 12 mots Attend fin de transmission Passe en mode "synchro" et écrit mot de synchro Attend fin de transmission Passe en mode "synchro" et écrit mot de synchro attend fin de transmission Ecrit mot de synchronisation
Paramètres pour B55E 52 45 47 E561 6E E562 FF E563 43 49 50 E566 4A E567 FF E568 4C 45 4D E568 74 E56C FF E56D 4C 4F 50 E571 00 E572 53 45 47 E575 B6 E576 00 E577 00 Prépare la tabl	PULS repérag FCC FCB FCB FCC	X,PC  e de densité des "REG" \$6E \$FF "CIP" \$4A \$FF "LEM" \$74 \$TF "LOP" \$85 \$90 "\$BG" \$90 \$00 \$trelacements	"GREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "POLYPHONIA" Checksum de l'application Double densité "GESTION PRIVEE" Checksum de l'application Double densité - Fin de liste -	E603	\$E601 #\$42 \$03,X \$E601 #\$0C ,X \$E60E \$03,X \$E60E synchronisation ,X \$E617 #\$A10A \$03,X ,X \$E620 \$03,X	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 12 mots  Attend fin de transmission Passe en mode "synchro" et écrit mot de synchro Attend fin de transmission Ecrit mot de synchro Attend fin de transmission Ecrit mot de synchro Attend fin de transmission Ecrit mot de synchronisation Attend fin de
Paramètres pour 55E 52 45 47 E561 6E E562 FF E563 43 49 50 E566 4A E567 FF E568 4C 45 4D E56B 74 E56C FF E570 B5 E571 00 E572 53 45 47 E575 B6 E576 00 E577 00 E578 8E 60 D3	PULS repérag FCC FCB FCB	X,PC  e de densité des  "REG"  \$6E  \$FF  "CIP"  \$4A  \$FF  "LEM"  \$74  \$FF  "LOP"  \$85  \$00  "SEG"  \$86  \$00  \$00  trelacements  #\$6003	"GEREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "POLYPHONIA" Checksum de l'application Double densité "GESTION PRIVEE" Checksum de l'application Double densité - Fin de liste -	E603         2A FC         BPL           E605         C6 4E         LDB           E607         E7 03         STB           E609         4A         DECA           E609         4A         DECA           E600         26 F5         BNE            Ecriture de 12 blancs           E600         86 0C         LDA           E610         2A FC         BPL           E612         6F 03         CLR           E614         4A         DECA           E615         26 F7         BNE            Ecriture des 3 mots de           E617         25 FC         BPL           E619         2A FC         BPL           E619         2A FC         BPL           E610         25 FG         BPL           E620         26 84         LDB           E621         2A FC         BPL           E624         AT O3         STA           E626         26 84         LDB           E626         26 84         LDB           E627         2A FC         BPL           E628         2A FC         BPL	\$E601 #\$4E \$03,X \$E601 #\$0C ,X \$E60E \$03,X \$E60E \$ynchronisation ,X \$E617 #\$A10A \$03,X ,X \$E620 \$03,X	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 12 mots Attend fin de transmission Passe en mode "synchro" et écrit mot de synchro Attend fin de transmission Ecrit un tot de synchro Attend fin de transmission Attend fin de transmission Ecrit mot de synchro Attend fin de transmission Attend fin de transmission
Paramètres pour 555  52 45 47  5661 6E  52 45 47  5661 6E  563 43 49 50  5666 4A  5567 FF  568 4C 45 4D  565B 74  565B 74  565C FF  571 00  572 53 45 47  575 86  60  577 00  578 8E 60 D3  578 C6 10  577 66 85	PULS  repérag FCC FCB FCB	X,PC  e de densité des "REG" \$6E \$FF "CIP" \$4A \$FF "LEM" \$74 \$TF "LOP" \$85 \$90 "\$BG" \$90 \$00 \$trelacements	"GREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "POLYPHONIA" Checksum de l'application Double densité "GESTION PRIVEE" Checksum de l'application Double densité - Fin de liste -  Ptr sur table entrelacements 16 octets à effacer	E603         2A FC         BPL           E605         C6 4E         LDB           E607         E7 03         STB           E609         4A         DECA           E609         4A         DECA           E609         E75         BNE	\$E601 #\$4E \$03,X \$E601 #\$0C ,X \$E60E \$03,X \$E60E \$ynchronisation ,X \$E617 #\$A10A \$03,X ,X \$\$E620 \$03,X defector	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 12 mots Attend fin de transmission Passe en mode "synchro" et écrit mot de synchro Attend fin de transmission Ecrit mot de synchro Attend fin de transmission Ecrit mot de synchro Attend fin de transmission Ecrit mot de synchronisation Attend fin de transmission Ecrit mot de synchronisation
Paramètres pour 55E 52 45 47 E561 6E E562 FF E563 43 49 50 E566 4A E567 FF E568 4C 45 4D E56B 74 E56C FF E56D 4C 4F 50 E571 00 E572 53 45 47 E575 B6 E576 00 E577 00 Prépare la tabl E578 8E 60 D3 E57B C6 10 E57D 6F 85 E57F 5A	PULS repérag FCC FCB FCB	X,PC  e de densité des  "REG"  \$6E  \$FF  "CIP"  \$4A  \$FF  "LEM"  \$74  \$FF  "LOP"  \$85  \$00  "SEG"  \$86  \$00  trelacements  #\$6003  #\$10  B,X	"GEREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "POLYPHONIA" Checksum de l'application Double densité "GESTION PRIVEE" Checksum de l'application Double densité - Fin de liste -	E603         2A FC         BPL           E605         C6 4E         LDB           E607         E7 03         STB           E609         4A         DECA           E609         4A         DECA           E600         26 F5         BNE            Ecriture de 12 blancs           E600         86 0C         LDA           E601         2A FC         BPL           E612         6F 03         CLR           E614         4A         DECA           E615         26 F7         BNE            Ecriture des 3 mots de           E617         26 F8         4           LDB         E619         2A FC           BPL         E619         2A FC           BPL         E619         2A FC           BPL         E620         E6 84           LDB         E618         LDB           E622         2A FC         BPL           E624         A7 03         STA           E628         2A FC         BPL           E628         2A FC         BPL           E628         AFC         BPL           E62	\$E601 #\$4E \$03,X \$E601 #\$0C ,X \$E60E \$03,X \$E60E \$ynchronisation ,X \$E617 #\$A10A \$03,X ,X ,X \$E620 \$03,X ,X ,X identification ,X	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 12 mots Attend fin de transmission Passe en mode "synchro" et écrit mot de synchro Attend fin de transmission Ecrit mot de synchro Attend fin de transmission Ecrit mot de synchronisation Attend fin de transmission Ecrit mot de synchronisation Attend fin de transmission Ecrit mot de synchronisation Attend fin de
Paramètres pour E55E 52 45 47 E561 6E E562 FF E563 43 49 50 E566 4A E567 FF E568 4C 45 4D E56B 74 E56C FF E560 4C 4F 50 E570 B5 E571 00 E572 53 45 47 E575 B6 E576 00 E577 00 E578 8E 60 D3 E578 C6 10 E579 6F 85 E57F 5A E580 26 FB	PULS Trepérag FCC FCB FCC FCC	X,PC  e de densité des "REG" \$6E \$FF "CIP" \$4A \$FF "LEM" \$74 \$FF "LOP" \$B5 \$00 "SEG" \$86 \$00 \$00 trelacements #\$60D3 #\$10 B,X	slogiciels    "GREZ VOS FICHES" Checksum de l'application Simple densité    "PICTOR" Checksum de l'application Simple densité    "MELODIA"    "MELODIA"    "Checksum de l'application Simple densité    "POLYPHONIA" Checksum de l'application Double densité    "GESTION PRIVEE" Checksum de l'application Double densité    - Fin de liste -  Ptr sur table entrelacements 16 octets à effacer    Efface table entrelacements	E603	\$E601 #\$4E \$03,X \$E601 #\$0C ,X \$E60E \$03,X \$E60E \$ynchronisation ,X \$E617 #\$A10A \$03,X ,X \$5620 \$03,X identification ,X \$E626	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 12 mots  Attend fin de transmission Passe en mode "synchro" et écrit mot de synchro Attend fin de transmission Ecrit mot de synchro Attend fin de transmission Ecrit mot de synchronisation Attend fin de transmission Ecrit mot de synchronisation Attend fin de transmission Attend fin de transmission Attend fin de
Paramètres pour 55E 52 45 47 E561 6E E562 FF E563 43 49 50 E566 4A E567 FF E568 4C 45 4D E56B 74 E56C FF E56D 4C 4F 50 E571 00 E572 53 45 47 E575 B6 E576 00 E577 00 Prépare la tabl E578 8E 60 D3 E57B C6 10 E57D 6F 85 E57F 5A	PULS repérag FCC FCB FCB	X,PC  e de densité des  "REG"  \$6E  \$FF  "CIP"  \$4A  \$FF  "LEM"  \$74  \$FF  "LOP"  \$85  \$00  "SEG"  \$86  \$00  trelacements  #\$6003  #\$10  B,X	"GEREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "POLYPHONIA" Checksum de l'application Double densité "GESTION PRIVEE" Checksum de l'application Double densité - Fin de liste -  Ptr sur table entrelacements 16 octets à effacer  Efface table entrelacements  Empile ptr sur fin de table	E603	\$E601 #\$4E \$03,X \$E601 #\$0C ,X \$E60E \$03,X \$E60E \$ynchronisation ,X \$E617 #\$A10A \$03,X ,X ,X \$E620 \$03,X ,X ,X ,X \$E626 \$03,X	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 12 mots Attend fin de transmission Passe en mode "synchro" et écrit mot de synchro Attend fin de transmission Ecrit mot de synchro Attend fin de transmission Ecrit mot de synchronisation Attend fin de transmission Ecrit mot de synchronisation Attend fin de transmission Ecrit mot de synchronisation Attend fin de
Paramètres pour E55E 52 45 47 E561 6E E562 FF E563 43 49 50 E566 4A E567 FF E568 4C 45 4D E567 B571 00 E572 53 45 47 E575 B6 E576 00 E577 00 E578 8E 60 D3 E578 54 E588 26 FF E588 26 FF E588 26 FF E588 26 FF E585 34 10 E587 8E 60 D3	PULS Trepérag FCC FCB FCB FCC FCB FCB	X,PC  e de densité des "REG" \$6E \$FF "CIP" \$4A \$FF "LEM" \$74 \$FF "LOP" \$B5 \$00 "SEG" \$B6 \$00 \$00 trelacements #\$6003 #\$10,X X \$#\$6003	Slogiciels  "GREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "POLYPHONIA" Checksum de l'application Double densité "GESTION PRIVEE" Checksum de l'application Double densité - Fin de liste -  Ptr sur table entrelacements 16 octets à effacer  Efface table entrelacements    Empile ptr sur   fin de table Ptr table entrelacements	E603	\$E601 #\$4E \$03,X \$E601 #\$0C ,X \$E60E \$03,X \$E60E \$ynchronisation ,X \$E617 #\$A10A \$03,X ,X \$E620 \$03,X identification ,X \$E626 \$03,X ,X \$E626 \$03,X ,X \$E626 \$03,X ,X \$E620 \$03,X ,X \$E60E	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 12 mots  Attend fin de transmission Passe en mode "synchro" et écrit mot de synchro Attend fin de transmission Ecrit mot de synchronisation Attend fin de transmission Passe en mode "donnée" et écrit marquage
Paramètres pour   E55E	PULS  repérag FCC FCB FCB	X,PC  e de densité des     "REG"     \$6E     \$FF     "CIP"     \$4A     \$FF     "LEM"     \$74     \$FF     "LOP"     \$85     \$00     "SEG"     \$86     \$00     \$00  trelacements     #\$60D3     #\$10     B,X     X     #\$60D3 #\$10 \$501	"GREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "POLYPHONIA" Checksum de l'application Double densité "GESTION PRIVEE" Checksum de l'application Double densité - Fin de liste -  Ptr sur table entrelacements 16 octets à effacer  Efface table entrelacements   Empile ptr sur   fin de table Ptr table entrelacements Départ avec secteur l	E603	\$E601 #\$42 \$03,X \$E601 #\$0C ,X \$E60E \$03,X \$E60E \$ynchronisation ,X \$E617 #\$A10A \$03,X ,X \$E620 \$03,X identification ,X \$E626 \$03,X identification ,X \$E620 \$03,X	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 12 mots Attend fin de transmission Passe en mode "synchro" et écrit mot de synchro Attend fin de transmission Ecrit mot de synchro Attend fin de transmission Ecrit mot de synchronisation Attend fin de transmission Ecrit marquage 6 paramètres à écrire
Paramètres pour E55E 52 45 47 E561 6E E562 FF E563 43 49 50 E566 4A E567 FF E568 4C 45 4D E567 B571 00 E572 53 45 47 E575 B6 E576 00 E577 00 E578 8E 60 D3 E578 54 E588 26 FF E588 26 FF E588 26 FF E588 26 FF E585 34 10 E587 8E 60 D3	PULS Trepérag FCC FCB FCB FCC FCB FCB	X,PC  e de densité des "REG" \$6E \$FF "CIP" \$4A \$FF "LEM" \$74 \$FF "LOP" \$B5 \$00 "SEG" \$B6 \$00 \$00 trelacements #\$6003 #\$10,X X \$#\$6003	Slogiciels  "GREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "POLYPHONIA" Checksum de l'application Double densité "GESTION PRIVEE" Checksum de l'application Double densité - Fin de liste -  Ptr sur table entrelacements 16 octets à effacer  Efface table entrelacements    Empile ptr sur   fin de table Ptr table entrelacements	E603	\$E601 #\$4E \$03,X \$E601 #\$0C ,X \$E60E \$03,X \$E60E \$ynchronisation ,X \$E617 #\$A10A \$03,X ,X \$E620 \$03,X identification ,X \$E626 \$03,X ,X \$E626 \$03,X ,X \$E626 \$03,X ,X \$E620 \$03,X ,X \$E60E	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 12 mots  Attend fin de transmission Passe en mode "synchro" et écrit mot de synchro Attend fin de transmission Ecrit mot de synchronisation Attend fin de transmission Passe en mode "donnée" et écrit marquage
Paramètres pour   E55E	PULS  Trepérag FCC FCB FCB	X,PC  e de densité des	"GREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "POLYPHONIA" Checksum de l'application Double densité "GESTION PRIVEE" Checksum de l'application Double densité - Fin de liste -  Ptr sur table entrelacements 16 octets à effacer  Efface table entrelacements 16 octets à defacer  Empile ptr sur fin de table Ptr table entrelacements Départ avec secteur 1 Lit facteur d'entrelacement Ecrit numéro de secteur Décale pointeur selon facteur	E603	\$E601 #\$42 \$03,X \$E601 #\$0C ,X \$E60E \$03,X \$E60E \$ynchronisation ,X \$E617 #\$A10A \$03,X ,X \$\$620 \$03,X ,X \$\$620 \$03,X dentification ,X \$E62E \$03,X at at a secteur \$50,X at a secteur \$50,X at a secteur \$50,X \$60,	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 12 mots Attend fin de transmission Passe en mode "synchro" et écrit mot de synchro Attend fin de transmission Ecrit mot de synchro attend fin de transmission Ecrit mot de synchronisation Attend fin de transmission Dasse en mode "donnée" et écrit marquage  6 paramètres à écrire Attend fin de transmission Lit un paramètre
Paramètres pour   55E 52 45 47   5661 6E   5562 FF   5663 43 49 50   5566 4A   5567 FF   5568 74   5568 74   5560 4C 45 4D   5570 85   5571 00   5572 53 45 47   5575 86   5576 00   5577 00    Prépare la tabl   5578 66 10   5579 67 85   5579 66 10   5570 65 85   5578 66 10   5579 66 10   5570 67 85   5577 86   5578 66 10   5578 86   5578 66 10   5587 88 60 D3   5587 88 60 D3   5588 34 10   5587 88 60 D3   5587 88 60 D3   5588 86 01   5587 88 60 D3   5588 A7 84   5590 30 85   5592 4C	PULS  repérag FCC FCB FCCB FCCB FCCB FCCB FCCB FCCC FCCB FCCB FCCC FCCB	X,PC  e de densité des	GEREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "POLYPHONIA" Checksum de l'application Double densité "GESTION PRIVEE" Checksum de l'application Double densité - Fin de liste -  Ptr sur table entrelacements 16 octets à effacer  Efface table entrelacements 16 octets à effacer  Efface table entrelacements L'empile ptr sur fin de table Ptr table entrelacements Départ avec secteur 1 Lit facteur d'entrelacement Ecrit numéro de secteur Décale pointeur selon facteur Numéro de secteur	E603	\$E601 #\$4E \$03,X \$E601 #\$0C ,X \$E60E \$03,X \$E60E \$ynchronisation ,X \$E617 #\$A10A \$03,X ,X \$E620 \$03,X identification ,X \$E62C #\$FEFFF \$03,X ation du secteur #\$06 ,X ,X	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 12 mots Attend fin de transmission Passe en mode "synchro" et écrit mot de synchro Attend fin de transmission Ecrit mot de synchro Attend fin de transmission Ecrit mot de synchronisation Attend fin de transmission Ecrit mot de synchronisation Attend fin de transmission Ecrit mot de synchronisation Attend fin de transmission Passe en mode "donnée" et écrit marquage  6 paramètres à écrire Attend fin de transmission Lit un paramètre Ecrit un paramètre
Paramètres pour   E55E	PULS Trepérag FCC FCB FCC FCB FCC FCB FCC FCB FCC FCB FCC FCB FCB	X,PC  e de densité des "REG" \$6E \$FF "CIP" \$4A \$FF "LDP" \$50 "SEG" \$50 \$00 \$00  trelacements #\$6003 #\$10 B,X  \$\$57D \$10,X X \$\$6003 #\$91 \$\$10 \$\$10,X X \$\$21,X X \$\$31,X	*GREZ VOS FICHES* Checksum de l'application Simple densité "PICTOR* Checksum de l'application Simple densité "MELODIA* Checksum de l'application Simple densité "MELODIA* Checksum de l'application Simple densité "POLYPHONIA* Checksum de l'application Double densité "GESTION PRIVEE* Checksum de l'application Double densité - Fin de liste -  Ptr sur table entrelacements 16 octets à effacer  Efface table entrelacements   Empile ptr sur   fin de table Ptr table entrelacements Départ avec secteur 1 Lit facteur d'entrelacement Ecrit numéro de secteur Décale pointeur selon facteur Numéro de secteur > à secteur	E603	\$E601 #\$42 \$03,X \$E601 #\$0C ,X \$E60E \$03,X \$E60E \$ynchronisation ,X \$E617 #\$3,10A \$03,X ,X \$\$E20 \$03,X ;X \$\$E20 \$03,X identification ,X \$E62C #\$72,EFFF \$03,X ation du secteur #\$06 ,X \$E637 ,U+ \$03,X	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 12 mots  Attend fin de transmission Passe en mode "synchro" et écrit mot de synchro Attend fin de transmission Ecrit mot de synchronisation Attend fin de transmission Passe en mode "donnée" et écrit marquage  6 paramètres à écrire Attend fin de transmission Lit un paramètre Ecrit un paramètre Ecrit un paramètre Ecrit un paramètre
Paramètres pour   55E	PULS  repérag  FCB  FCB  FCB  FCCB	X,PC  e de densité des	"GEREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "POLYPHONIA" Checksum de l'application Double densité "GESTION PRIVEE" Checksum de l'application Double densité - Fin de liste -  Ptr sur table entrelacements 16 octets à effacer  Efface table entrelacements   Empile ptr sur   fin de table Ptr table entrelacements   Empile ptr sur   fin de table Ptr table entrelacements   Empile ptr sur   fin de table Ptr table entrelacements   Empile ptr sur   fin de table Ptr table entrelacements   Sépart avec secteur 1 Lit facteur d'entrelacement Ecrit numéro de secteur Numéro de secteur Numéro de secteur 16, sort   Si pas hors table,	E603	\$E601 #\$4E \$03,X \$E601 #\$0C ,X \$E60E \$03,X \$E60E \$ynchronisation ,X \$E617 #\$A10A \$03,X ,X ,X \$E620 \$03,X identification ,X \$S620 #\$FEFF \$03,X ation du secteur #\$06 ,X \$E637 ,U+ \$03,X \$03,X	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 12 mots Attend fin de transmission Passe en mode "synchro" et écrit mot de synchro Attend fin de transmission Ecrit mot de synchronisation Attend fin de transmission Ecrit mot de synchronisation Attend fin de transmission Ecrit mot de synchronisation Attend fin de transmission Passe en mode "donnée" et écrit marquage  6 paramètres à écrire Attend fin de transmission Lit un paramètre Ecrit un paramètre Pour les 6 paramètres
Paramètres pour   55E	PULS  Trepérag FCC FCB FCC FCB FCCB FCCB FCCB FCCB FC	X,PC  e de densité des     "REG"     \$6E     \$FF     "CIP"     \$4A     \$FF     "LDP"     \$B5     \$90     "SEG"     \$86     \$90     \$00  trelacements     #\$6003     #\$10     \$10     \$2     \$74     \$85     \$8	"GREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Double densité "CHECKSUM de l'application Double densité "GESTION PRIVEE" Checksum de l'application Double densité - Fin de liste -  Ptr sur table entrelacements 16 octets à effacer  Efface table entrelacements   Empile ptr sur   fin de table Ptr table entrelacements Départ avec secteur 1 Lit facteur d'entrelacement Ecrit numéro de secteur Décale pointeur selon facteur Numéro de secteur + 1 Si secteur > à secteur 16, sort   Si pas hors table, recherche secteur suivant	E603	\$E601 #\$4E \$03,X \$E601 #\$0C ,X \$E60E \$03,X \$E60E \$ynchronisation ,X \$E617 #\$3,10A \$03,X ,X \$\$E20 \$03,X identification ,X \$E62C #\$72,EFFF \$03,X identification ,X \$E62C #\$72,EFFF \$03,X \$E62C #\$72,EFFF \$03,X \$E62C #\$72,EFFF \$03,X \$E62C #\$72,EFFF \$03,X \$E62C #\$72,EFFF \$03,X \$E62C \$03,X \$04,X \$05,X	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 12 mots  Attend fin de transmission Passe en mode "synchro" et écrit mot de synchro Attend fin de transmission Ecrit mot de synchronisation Attend fin de transmission Passe en mode "donnée" et écrit marquage  6 paramètres à écrire Attend fin de transmission Lit un paramètre Ecrit un paramètre Ecrit un paramètre Pour les 6 paramètres  22 mot à écrire
Paramètres pour   E55E	PULS  Trepérag FCC FCB FCB	X,PC  e de densité des     "REG"     \$6E     \$FF     "CIP"     \$4A     \$FF     "LEM"     \$74     \$FF     "LOP"     \$85     \$00     "SEG"     \$86     \$00     \$00  trelacements     #\$60D3     #\$10     B,X     #\$60D3 #\$10     X     X     #\$60D3 #\$10     X     X #\$60D3 #\$10     X     X #\$50D3 #\$10     \$E57D     \$10,X     X #\$60D3 #\$10     \$85     \$85     \$10     \$85	"GREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "POLYPHONIA" Checksum de l'application Double densité "GESTION PRIVEE" Checksum de l'application Double densité - Fin de liste -  Ptr sur table entrelacements 16 octets à effacer  Efface table entrelacements 16 octets à effacer  Empile ptr sur fin de table Ptr table entrelacements Départ avec secteur 1 Lit facteur d'entrelacement Ecrit numéro de secteur Numéro de secteur + 1 Si secteur > à secteur 16, sort   Si pas hors table,   recherche secteur suivant Retour de pointeur	E603	\$E601 #\$42 \$03,X \$E601 #\$0C ,X \$E60E \$03,X \$E60E \$ynchronisation ,X \$E617 #\$A10A \$03,X ,X \$E620 \$03,X ,X \$E620 \$03,X at identification ,X \$E626 \$03,X identification ,X \$E637 ,U \$03,X \$E637 battement #\$16 ,X	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 12 mots  Attend fin de transmission Passe en mode "synchro" et écrit mot de synchro Attend fin de transmission Ecrit mot de synchronisation Litun paramètre et écrit marquage  6 paramètres à écrire Attend fin de transmission Lit un paramètre Ecrit un paramètre Ecrit un paramètre Pour les 6 paramètres  22 mot à écrire Attend fin de
Paramètres pour   55E	PULS  Trepérag FCC FCB FCC FCB FCCB FCCB FCCB FCCB FC	X,PC  e de densité des     "REG"     \$6E     "FF" "CIP"     \$4A     \$FF" "LDP"     \$100"     "SEG"     \$86     \$00     \$00     \$00  trelacements     #\$6003     #\$10     \$10,X     X     X     \$857D     \$10,X     X     \$857D     \$10,X     X     \$857D     \$10,X     X     \$857D     \$10,X     X     \$8586     \$5003     #\$10,X     X     \$8590     \$10,X     X     \$8586     \$85900     \$85900     \$8586	"GREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Double densité "CHECKSUM de l'application Double densité "GESTION PRIVEE" Checksum de l'application Double densité - Fin de liste -  Ptr sur table entrelacements 16 octets à effacer  Efface table entrelacements   Empile ptr sur   fin de table Ptr table entrelacements Départ avec secteur 1 Lit facteur d'entrelacement Ecrit numéro de secteur Décale pointeur selon facteur Numéro de secteur + 1 Si secteur > à secteur 16, sort   Si pas hors table, recherche secteur suivant	E603	\$E601 #\$42 \$03,X \$E601 #\$0C ,X \$E60E \$03,X \$E60E \$ynahronisation ,X \$E617 #\$A10A \$03,X ,X \$E620 \$03,X identification ,X \$E626 \$03,X identification ,X \$E626 \$03,X identification ,X \$E627 \$03,X \$E626 \$03,X identification ,X \$E626 \$03,X identification ,X \$E627 \$03,X identification ,X \$E626 \$03,X identification ,X \$E626 \$03,X identification ,X \$E627 \$03,X identification ,X \$E637 ,U+ \$03,X \$E637 battement #\$16 ,X \$E637 battement #\$16 ,X \$E644 #\$4E	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 12 mots  Attend fin de transmission Passe en mode "synchro" et écrit mot de synchro Attend fin de transmission Ecrit mot de synchronisation Attend fin de transmission Passe en mode "donnée" et écrit marquage  6 paramètres à écrire Attend fin de transmission Lit un paramètre Ecrit un paramètre Ecrit un paramètre Pour les 6 paramètres  22 mot à écrire
Paramètres pour   E55E	PULS  Trepérag FCC FCB FCB	X,PC  e de densité des     "REG"     \$6E     \$FF     "CIP"     \$4A     \$FF     "LEM"     \$74     \$FF     "LOP"     \$85     \$00     "SEG"     \$86     \$00     \$00  trelacements     #\$60D3     #\$10 B,X     \$857D \$10,X X #\$60D3 #\$10 <\$4D ,X #\$10 \$85A5 ,S 8559D -\$10,X X \$855A5 ,S \$859D -\$10,X X \$855A5 ,S \$8559D -\$10,X X \$855A5	"GREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "POLYPHONIA" Checksum de l'application Double densité "GESTION PRIVEE" Checksum de l'application Double densité - Fin de liste -  Ptr sur table entrelacements 16 octets à effacer  Ptr sur table entrelacements 16 octets à effacer  Efface table entrelacements Départ avec secteur 1 Lit facteur d'entrelacement Ecrit numéro de secteur Numéro de secteur + 1 Si secteur > à secteur 16, sort   Si pas hors table,   recherche secteur suivant Retour de pointeur Si place libre,   enregistre secteur   Sinon, teste place	E603	\$E601 #\$4E \$03,X \$E601 #\$0C ,X \$E60E \$03,X \$E60E \$ynchronisation ,X \$E617 #\$A10A \$03,X ,X \$E620 \$03,X identification ,X \$S62C #\$FEFF \$03,X ation du secteur #\$06 ,X \$E637 ,U+ \$03,X \$106 ,X \$26637 ,D+ \$106 ,X \$26637 battement #\$16 ,X	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 12 mots Attend fin de transmission Passe en mode "synchro" et écrit mot de synchro Attend fin de transmission Ecrit mot de synchro attend fin de transmission Ecrit mot de synchronisation Attend fin de transmission Ecrit mot de synchronisation Attend fin de transmission Ecrit mot de synchronisation Litun paramètre et écrit marquage  6 paramètres à écrire Attend fin de transmission Lit un paramètre Ecrit un paramètre Pour les 6 paramètres  22 mot à écrire Attend fin de transmission Ecrit un mot à \$4E
Paramètres pour   55E	PULS  repérage FCB FCB FCCB FCCB FCCB FCCB FCCB FCCB	X,PC  e de densité des	"GEREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "POLYPHONIA" Checksum de l'application Double densité "GESTION PRIVEE" Checksum de l'application Double densité - Fin de liste -  Ptr sur table entrelacements 16 octets à effacer  Efface table entrelacements 16 octets à effacer  Efface table entrelacements  Empile ptr sur fin de table Ptr table entrelacements Départ avec secteur 1 Lit facteur d'entrelacement Ecrit numéro de secteur Décale pointeur selon facteur Numéro de secteur 1 Si secteur > à secteur 16, sort Si pas hors table, recherche secteur suivant Retour de pointeur Si place libre, enregistre secteur Sinon, teste place suivante	E603	\$E601 #\$4E \$03,X \$E601 #\$0C ,X \$E60E \$03,X \$E60E \$ynchronisation ,X \$E617 #\$A10A \$03,X ,X \$E620 \$03,X identification ,X \$S62C #\$FEFF \$03,X ation du secteur #\$06 ,X \$E637 ,U+ \$03,X \$164 \$164 \$164 \$175 \$185 \$185 \$185 \$185 \$185 \$185 \$185 \$18	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 12 mots Attend fin de transmission Passe en mode "synchro" et écrit mot de synchro Attend fin de transmission Ecrit mot de synchronisation Latend fin de transmission Passe en mode "donnée" et écrit marquage  6 paramètres à écrire Attend fin de transmission Lit un paramètre Ecrit un paramètre Pour les 6 paramètres  22 mot à écrire Attend fin de transmission Ecrit un mot à \$4E Pour les 22
Paramètres pour   E55E	PULS  Trepérag FCC FCB FCB	X,PC  e de densité des     "REG"     \$6E     \$FF     "CIP"     \$4A     \$FF     "LEM"     \$74     \$FF     "LOP"     \$85     \$00     "SEG"     \$86     \$00     \$00  trelacements     #\$60D3     #\$10 B,X     \$857D \$10,X X #\$60D3 #\$10 <\$4D ,X #\$10 \$85A5 ,S 8559D -\$10,X X \$855A5 ,S \$859D -\$10,X X \$855A5 ,S \$8559D -\$10,X X \$855A5	"GREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "POLYPHONIA" Checksum de l'application Double densité "GESTION PRIVEE" Checksum de l'application Double densité - Fin de liste -  Ptr sur table entrelacements 16 octets à effacer  Ptr sur table entrelacements 16 octets à effacer  Efface table entrelacements Départ avec secteur 1 Lit facteur d'entrelacement Ecrit numéro de secteur Numéro de secteur + 1 Si secteur > à secteur 16, sort   Si pas hors table,   recherche secteur suivant Retour de pointeur Si place libre,   enregistre secteur   Sinon, teste place	E603	\$E601 #\$42 \$03,X \$E601 #\$0C ,X \$E60E \$03,X \$E60E \$ynahronisation ,X \$E617 #\$A10A \$03,X ,X \$E620 \$03,X identification ,X \$E626 \$03,X identification ,X \$E626 \$03,X identification ,X \$E627 \$03,X \$E626 \$03,X identification ,X \$E626 \$03,X identification ,X \$E627 \$03,X identification ,X \$E626 \$03,X identification ,X \$E626 \$03,X identification ,X \$E627 \$03,X identification ,X \$E637 ,U+ \$03,X \$E637 battement #\$16 ,X \$E637 battement #\$16 ,X \$E644 #\$4E	transmission Ecrit un mot de valeur \$4E Pour les 30 mots d'amorce  12 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 12 mots Attend fin de transmission Passe en mode "synchro" et écrit mot de synchro Attend fin de transmission Ecrit mot de synchro attend fin de transmission Ecrit mot de synchronisation Attend fin de transmission Ecrit mot de synchronisation Attend fin de transmission Ecrit mot de synchronisation Litun paramètre et écrit marquage  6 paramètres à écrire Attend fin de transmission Lit un paramètre Ecrit un paramètre Pour les 6 paramètres  22 mot à écrire Attend fin de transmission Ecrit un mot à \$4E

E64F 86 0C	LDA	#\$0C	12 mots à écrire	E6F5 2A FC	BPL \$E6F3	transmission
E651 E6 84	LDB	, X	Attend fin de	E6F7 C6 FF	LDB #\$FF	Ecrit un mot
E653 2A FC E655 6F 03	BPL CLR	\$E651 \$03,X	transmission Ecrit un mot à 0	E6F9 E7 03 E6FB 4A	STB \$03,X DECA	à \$FF   Pour les 12
E657 4A	DECA	V03/A	Pour les 12	E6FC 26 F5	BNE \$E6F3	mots
E658 26 F7	BNE	\$E651	blancs	Ecriture de 6 b		
Ecriture des tr E65A E6 84	ois mots	de synchronisat:	on   Attend fin de	E6FE 86 06 E700 E6 84	LDA #\$06 LDB ,X	6 mots à écrire   Attend fin de
E65C 2A FC	BPL	\$E65A	transmission	E702 2A FC	BPL \$E700	transmission
E65E CC Al OA	LDD	#\$A10A	Passe en mode "synchro"	E704 6F 03	CLR \$03,X	Ecrit un mot à 0
E661 ED 03 E663 E6 84	STD LDB	\$03,X ,X	et écrit mot de synchro   Attend fin de	E706 4A E707 26 F7	DECA BNE \$E700	Pour les 6 mots
E665 2A FC	BPL	\$E663	transmission	Ecriture du mar	quage de données	
E667 A7 03 E669 E6 84	STA LDB	\$03,X ,X	Ecrit mot de synchronisation Attend fin de	E709 E6 84 E70B 2A FC	LDB ,X BPL \$E709	Attend fin de transmission
E66B 2A FC	BPL	\$E669	transmission	E70D CC FB C7	LDD #\$FBC7	Ecrit le marquage
E66D A7 03	STA	\$03,X	Écrit mot de synchronisation	E710 ED 03	STD \$03,X	en mode "synchro"
Ecriture du mar E66F E6 84	quage de LDB	données ,X	Attend fin de	Ecriture du sec E712 E6 84	teur LDB ,X	Attend fin de
E671 2A FC	BPL	\$E66F	transmission	E714 2A FC	BPL \$E712	transmission
E673 CC FB FF	LDD	#\$FBFF	Passe en mode "donnée"	E716 CC E5 FF	LDD #\$E5FF	Ecrit le premier caractère
E676 ED 03 Ecriture du sec	STD teur dou	\$03,X ble densité	et écrit le marquage	E719 ED 03 E71B 86 7F	STD \$03,X LDA #\$7F	en mode "donnée" 127 caractères restants
E678 4F	CLRA		256 mots à écrire	E71D E6 84	LDB ,X	Attend fin de
E679 E6 84	LDB	, X	Attend fin de	E71F 2A FC	BPL \$E71D	transmission
E67B 2A FC E67D C6 E5	BPL LDB	\$E679 #\$E5	transmission   Ecrit un	E721 C6 E5 E723 E7 03	LDB #\$E5 STB \$03,X	Ecrit un caractère à \$E5
E67F E7 03	STB	\$03,X	mot à \$E5	E725 4A	DECA	Pour tout
E681 4A E682 26 F5	DECA BNE	\$E679	Pour les 256	E726 26 F5 Ecriture du CRC	BNE \$E71D	le secteur
Ecriture du CRC			mots	E728 E6 84	LDB ,X	Attend fin de
E684 E6 84	LDB	, X	Attend fin de	E72A 2A FC	BPL \$E728	transmission
E686 2A FC E688 C6 78	BPL LDB	\$E684 #\$78	transmission   Ecrit le	E72C C6 5D E72E E7 03	LDB #\$5D STB \$03,X	Ecrit le   CRCHigh
E68A E7 03	STB	\$03,X	CRCHigh	E730 E6 84	LDB ,X	Attend fin de
E68C E6 84	LDB	, X	Attend fin de	E732 2A FC	BPL \$E730	transmission
E68E 2A FC E690 C6 27	BPL LDB	\$E68C #\$27	transmission   Ecrit le	E734 C6 30 E736 E7 03	LDB #\$30 STB \$03,X	Ecrit le CRCLow
E692 E7 03	STB	\$03,X	CRCLOW	Ecriture de la	plage de battement	1
Ecriture de la E694 86 2C			10 mata à águina	E738 86 16	LDA #\$16 LDB ,X	22 mots à écrire
E696 E6 84	LDA LDB	#\$2C ,X	12 mots à écrire   Attend fin de	E73A E6 84 E73C 2A FC	LDB ,X BPL \$E73A	Attend fin de transmission
E698 2A FC	BPL	\$E696	transmission	E73E C6 FF	LDB #\$FF	Ecrit un mot
E69A C6 4E E69C E7 03	LDB STB	#\$4E \$03,X	Ecrit un mot   à \$4E	E740 E7 03 E742 4A	STB \$03,X DECA	à \$FF   Pour les 22
E69E 4A	DECA	\$05,A	Pour les 12	E743 26 F5	BNE \$E73A	mots
E69F 26 F5	BNE	\$E696	mots	Secteur suivant		
Secteur suivant E6Al 6A E4	DEC	,S	Secteur	E745 6A E4 E747 10 26 FF 7B	DEC ,S LBNE \$E6C6	Secteur   suivant
E6A3 10 26 FF 65	LBNE	\$E60C	suivant	Ecriture jusqu'	à l'index	
E6A7 16 00 A1	LBRA	\$E74B	Clôt la piste et vérifie	E74B A6 01 E74D 85 40	LDA \$01,X BITA #\$40	Lit status disque   Si index atteint,
				E74F 26 08	BNE \$E759	exit
		n simple densité		E751 A6 84	LDA ,X	Attend fin de
E6AA 17 FC A7 E6AD 17 FF 24	LBSR LBSR	\$E354 \$E5D4	Fixe la précompensation Attend le passage d'index	E753 2A FC E755 E7 03	BPL \$E751 STB \$03,X	transmission Ecrit mot de remplissage
E6B0 CC FF FF	LDD	#\$FFFF	Passe en mode	E757 20 F2	BRA \$E74B	Mot suivant
E6B3 ED 03	STD	\$03,X	données"		de vérification	Directive 1
E6B5 C6 24 E6B7 E7 84	LDB STB	#\$24 ,X	Passe en formatage	E759 35 02 E75B 6F 84	PULS A CLR ,X	Rétablit la pile Reset du lecteur
Ecriture de l'a	morce de	piste	,	E75D OD 48	TST <\$48	Si pas de vérification,
E6B9 86 10 E6BB E6 84	LDA LDB	#\$10 ,X	16 mots à écrire   Attend fin de	E75F 2A 22	BPL \$E783	sort du programme
E6BD 2A FC	BPL	\$E6BB				Dore an programme
E6BF C6 FF	מת ז		transmission		la piste formatée LDA #\$E5	Valeur pour remplissage
E6C1 E7 03	LDB	#\$FF	Ecrit un mot	E761 86 E5 E763 8D 1F	la piste formatée LDA #\$E5 BSR \$E784	Valeur pour remplissage Remplit le secteur
E6C3 4A	STB	#\$FF \$03,X	Ecrit un mot à \$FF	E761 86 E5 E763 8D 1F E765 CE 60 D3	la piste formatée LDA #\$E5 BSR \$E784 LDU #\$60D3	Valeur pour remplissage Remplit le secteur Ptr sur table entrelacements
E6C3 4A E6C4 26 F5	STB DECA BNE	\$03,X \$E6BB	Ecrit un mot	E761 86 E5 E763 8D 1F E765 CE 60 D3 E768 17 FC EF E76B A6 C0	la piste formatée LDA #\$E5 BSR \$E784 LDU #\$60D3 LBSR \$E45A LDA ,U+	Valeur pour remplissage Remplit le secteur Ptr sur table entrelacements Activation du lecteur Lit numéro de secteur
E6C4 26 F5 Ecriture de la	STB DECA BNE plage de	\$03,X \$E6BB 6 blancs	Ecrit un mot à SFF Pour les 16 mots	E761 86 E5 E763 8D 1F E765 CE 60 D3 E768 17 FC EF E76B A6 C0 E76D 27 14	la piste formatée LDA #\$E5 BSR \$E784 LDU #\$60D3 LBSR \$E45A LDA ,U+ BEQ \$E783	Valeur pour remplissage Remplit le secteur Ptr sur table entrelacements Activation du lecteur Lit numéro de secteur Si fin de table, sort
E6C4 26 F5	STB DECA BNE	\$03,X \$E6BB	Ecrit un mot   à \$FF   Pour les 16	E761 86 E5 E763 8D 1F E765 CE 60 D3 E768 17 FC EF E76B A6 C0	la piste formatée LDA #\$E5 BSR \$E784 LDU #\$60D3 LBSR \$E45A LDA ,U+	Valeur pour remplissage Remplit le secteur Ptr sur table entrelacements Activation du lecteur Lit numéro de secteur
E6C4 26 F5 Ecriture de la E6C6 86 06 E6C8 E6 84 E6CA 2A FC	STB DECA BNE plage de LDA LDB BPL	\$03,X \$E6BB 6 blancs #\$06 ,X \$E6C8	Ecrit un mot   à \$FF   Pour les 16   mots   6 mots à écrire   Attend fin de   transmission	E761 86 E5 E763 8D 1F E765 CE 60 D3 E768 17 FC EF E76B A6 C0 E76D 27 14 E76F 97 4C E771 34 40 E773 96 58	la piste formatée LDA #\$E5 BSR \$E784 LDU #\$60D3 LBSR \$E45A LDA ,U+ BEQ \$E783 STA <\$4C PSHS U LDA <\$58	Valeur pour remplissage Remplit le secteur Ptr sur table entrelacements Activation du lecteur Lit numéro de secteur Si fin de table, sort Initialise numéro de secteur Si double densité,
E6C4 26 F5 Ecriture de la E6C6 86 06 E6C8 E6 84 E6CA 2A FC E6CC 6F 03	STB DECA BNE plage de LDA LDB BPL CLR	\$03,X \$E6BB 6 blancs #\$06 ,X	Ecrit un mot à SFF Pour les 16 mots 6 mots à écrire Attend fin de transmission Ecrit un mot à 0	E761 86 E5 E763 8D 1F E765 CE 60 D3 E768 17 FC EF E76B A6 C0 E76D 27 14 E76F 97 4C E771 34 40 E773 96 58 E775 27 05	la piste Éormatée LDA #\$E5 BSR \$E784 LDU #\$60D3 LBSR \$E45A LDA ,U+ BEQ \$E783 STA <\$4C PSHS U LDA <\$58 BEQ \$E77C	Valeur pour remplissage Remplit le secteur Ptr sur table entrelacements Activation du lecteur Lit numéro de secteur Si fin de table, sort Initialise numéro de secteur     Si double densité,   vérifie double densité
E6C4 26 F5 Ecriture de la E6C6 86 06 E6C8 E6 84 E6CA 2A FC E6CC 6F 03 E6CE 4A E6CF 26 F7	STB DECA BNE plage de LDA LDB BPL CLR DECA BNE	\$03,X \$E6BB 6 blancs #\$06 ,X \$E6C8 \$03,X \$E6C8	Ecrit un mot   à \$FF   Pour les 16   mots   6 mots à écrire   Attend fin de   transmission	E761 86 E5 E763 8D 1F E765 CE 60 D3 E768 17 FC EF E76B A6 C0 E76D 27 14 E76F 97 4C E771 34 40 E773 96 58 E775 27 05 E777 17 FB 67 E77A 20 03	la piste formatée LDA #\$E5 BSR \$E784 LDU #\$60D3 LBSR \$E45A LDA ,U+ BEQ \$E783 STA <\$4C PSHS U LDA <\$58 BEQ \$E77C LBSR \$E2E1 BRA \$E77F	Valeur pour remplissage Remplit le secteur Ptr sur table entrelacements Activation du lecteur Lit numéro de secteur Si fin de table, sort Initialise numéro de secteur Si double densité, vérifie double densité Vérifie simple densité Secteur suivant
E6C4 26 F5 Ecriture de la E6C6 86 06 E6C8 E6 84 E6CA 2A FC E6CC 6F 03 E6CE 4A E6CF 26 F7 Ecriture du mar	STB DECA BNE plage de LDA LDB BPL CLR DECA BNE quage d'	\$03,X \$E6BB 6 blancs #\$06 ,X \$E6C8 \$03,X \$E6C8 identification	Ecrit un mot a \$FF   Pour les 16   mots   6 mots à écrire   Attend fin de   transmission   Ecrit un mot à 0   Pour les 6   mots	E761 86 E5 E763 8D 1F E765 CE 60 D3 E768 17 FC EF E76B A6 CO E76D 27 14 E76F 97 4C E771 34 40 E773 96 58 E775 27 05 E777 17 FB 67 E77A 20 03 E77C 17 FA 9D	la piste Éormatée LDA #\$E5 BSR \$E784 LDU #\$60D3 LBSR \$E45A LDA ,U+ BBEQ \$E783 STA <\$4C PSHS U LDA <558 BEQ \$E77C LBSR \$E21C	Valeur pour remplissage Remplit le secteur Ptr sur table entrelacements Activation du lecteur Lit numéro de secteur Si fin de table, sort Initialise numéro de secteur   Si double densité,   vérifie double densité
E6C4 26 F5 Ecriture de la E6C6 86 06 E6C8 E6 84 E6CA 2A FC E6CC 6F 03 E6CE 4A E6CF 26 F7 Ecriture du mar E6D1 E6 84	STB DECA BNE plage de LDA LDB BPL CLR DECA BNE equage d' LDB	\$03,X \$E6BB 6 blancs #\$06 ,X \$E6C8 \$03,X \$E6C8 identification ,X	Ecrit un mot à \$FF Pour les 16 mots 6 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 6 mots Attend fin de	E761 86 E5 E763 8D 1F E765 CE 60 D3 E768 17 FC EF E76B A6 CO E76D 27 14 E76F 97 4C E771 34 40 E773 96 58 E775 27 05 E777 17 FB 67 E77A 20 03 E77C 17 FA 9D E77F 35 40	la piste formatée LDA #\$E5 BSR \$E784 LDU #\$6003 LBSR \$E45A LDA J+ BEQ \$E783 STA <\$4C PSHS U LDA <\$58 BEQ \$E77C LBSR \$E2E1 BRA \$E77F LBSR \$E21C PULS U	Valeur pour remplissage Remplit le secteur Ptr sur table entrelacements Activation du lecteur Lit numéro de secteur Si fin de table, sort Initialise numéro de secteur   Si double densité,   vérifie double densité Vérifie simple densité Secteur suivant Vérifie double densité
E6C4 26 F5 Ecriture de la E6C6 86 06 E6C8 E6 84 E6CA 2A FC E6CC 6F 03 E6CE 4A E6CF 26 F7 Ecriture du mar E6D1 E6 84 E6D3 2A FC E6D5 CC FE C7	STB DECA BNE plage de LDA LDB BPL CLR DECA BNE quage d' LDB BPL LDD	\$03,X \$E6BB 6 blancs #\$06 ,X \$E6C8 \$03,X \$E6C8 identification ,X \$E6D1 #\$FEC7	Ecrit un mot a SFF Pour les 16 mots 6 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 6 mots  Attend fin de transmission Ecrit le marquage	E761 86 E5 E763 8D 1F E765 CE 60 D3 E768 17 FC EF E76B A6 CO E76D 27 14 E76F 97 4C E771 34 40 E773 96 58 E775 27 05 E777 17 FB 67 E77A 20 03 E77C 17 FA 9D	la piste Éormatée LDA #\$E5 BSR \$E784 LDU #\$60D3 LBSR \$E45A LDA ,U+ BBEQ \$E783 STA <\$4C PSHS U LDA <558 BEQ \$E77C LBSR \$E21C	Valeur pour remplissage Remplit le secteur Ptr sur table entrelacements Activation du lecteur Lit numéro de secteur Si fin de table, sort Initialise numéro de secteur Si double densité, vérifie double densité Vérifie simple densité Secteur suivant
E6C4 26 F5 Ecriture de la E6C6 86 06 E6C8 E6 84 E6CA 2A FC E6CC 6F 03 E6CE 4A E6CF 26 F7 Ecriture du mar E6D1 E6 84 E6D3 2A FC E6D5 CC FE C7 E6D8 ED 03	STB DECA BNE plage de LDA LDB BPL CLR DECA BNE quage d' LDB BPL LDD STD	\$03,X \$E6BB 6 blancs #\$06 ,X \$E6C8 \$03,X \$E6C8 identification ,X \$E6D1 #\$FEC7 \$03,X	Ecrit un mot à \$FF Pour les 16 mots 6 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 6 mots	E761 86 E5 E763 8D 1F E765 CE 60 D3 E768 17 FC EF E76B A6 CO E76D 27 14 E76F 97 4C E771 34 40 E773 96 58 E775 27 05 E777 17 FB 67 E77A 20 03 E77C 17 FA 9D E781 24 E8 E783 39	la piste formatée LDA #\$E5 BSR \$E784 LDU #\$6003 LBSR \$E45A LDA J+ BEQ \$E783 STA \$4C PSHS U LDA \$588 BEQ \$E77C LBSR \$E2E1 BRA \$E77F LBSR \$E21C PULS U BCC \$E76B RTS	Valeur pour remplissage Remplit le secteur Ptr sur table entrelacements Activation du lecteur Lit numéro de secteur Si fin de table, sort Initialise numéro de secteur   Si double densité,   vérifie double densité Vérifie simple densité Secteur suivant Vérifie double densité
E6C4 26 F5 Ecriture de la E6C6 86 06 E6C8 E6 84 E6CA 2A FC E6CC 6F 03 E6CE 4A E6CF 26 F7 Ecriture du mar E6D1 E6 84 E6D3 2A FC E6D5 CC FE C7 E6D8 ED 03 Ecriture de l'i E6DA E6 84	STB DECA BNE BNE LDA BPL CLR DECA BNE CUA BNE CUA BNE CUA BDE CUA BDE CUA BDE CUA BDE CUA BDE BDE LDD STD CE LDB C	\$03,X \$E6BB 6 blancs #\$06 ,X \$E6C8 \$03,X \$E6C8 identification ,X \$E6D1 #\$FEC7 \$03,X ateur de secteur	Ecrit un mot a SFF Pour les 16 mots 6 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 6 mots  Attend fin de transmission Ecrit le marquage en mode "synchro"	E761 86 E5 E763 8D 1F E765 CE 60 D3 E768 17 FC EF E76B A6 CO E76D 27 14 E76F 97 4C E771 34 40 E771 34 56 58 E775 27 05 E777 17 FB 67 E77A 20 03 E77C 17 FA 9D E77F 35 40 E781 24 E8 E783 39	la piste formatée LDA #\$E5 BSR \$E784 LDU #\$60D3 LBSR \$E45A LDA ,U+ BEQ \$E783 STA <\$4C PSHS U LDA <\$58 BEQ \$E77C LBSR \$E2E1 BRA \$E77F LBSR \$E21C PULS U BCC \$E76B RTS Secteur LDU <\$4F	Valeur pour remplissage Remplit le secteur Ptr sur table entrelacements Activation du lecteur Lit numéro de secteur Si fin de table, sort Initialise numéro de secteur  Si double densité, vérifie double densité Vérifie simple densité Secteur suivant Vérifie double densité  Seteur suivant Ptr sur buffer secteur
E6C4 26 F5 Ecriture de la E6C6 86 06 E6C8 E6 84 E6CA 2A FC E6CC 6F 03 E6CE 4A E6CF 26 F7 Ecriture du mar E6D1 E6 84 E6D3 2A FC E6D5 CC FE C7 E6D8 ED 03 Ecriture de l'i E6DA E6 84 E6D0 2A FC	STB DECA BNE plage de LDA LDB BPL CLR DECA BNE quage d' LDB STD dentific LDB BPL LDB BPL LDB BPL	\$03,X \$E6BB 6 blancs #\$06 ,X \$\$6C8 \$03,X \$E6C8 identification ,X \$\$6D1 #\$FEC7 \$03,X ateur de secteur ,X \$\$6DA	Ecrit un mot à \$FF Pour les 16 mots  6 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 6 mots  Attend fin de transmission Ecrit le marquage en mode "synchro"  Attend fin de transmission	E761 86 E5 E763 8D 1F E765 CE 60 D3 E768 17 FC EF E76B A6 CO E76D 27 14 E76F 97 4C E771 34 40 E773 96 58 E775 27 05 E777 17 FB 67 E77A 20 03 E77C 17 FA 9D E781 24 E8 E783 39 Remplissage du E784 DE 4F E786 D6 58	la piste formatée LDA #\$E5 BSR \$E784 LDU #\$6003 LBSR \$E45A LDA JU+ BEQ \$E783 STA \$4 PSHS U LDA \$58 BEQ \$E77C LBSR \$E2E1 BRA \$E77F LBSR \$E21C PULS U BCC \$E76B RTS  secteur LDU \$4F LDD \$\$58	Valeur pour remplissage Remplit le secteur Ptr sur table entrelacements Activation du lecteur Lit numéro de secteur Si fin de table, sort Initialise numéro de secteur   Si double densité,   vérifie double densité Vérifie simple densité Secteur suivant Vérifie double densité   Si ok, secteur suivant   Ptr sur buffer secteur Lit la densité lecteur
E6C4 26 F5 Ecriture de la E6C6 86 06 E6C8 E6 84 E6CA 2A FC E6CC 6F 03 E6CE 4A E6CF 26 F7 Ecriture du mar E6D1 E6 84 E6D3 2A FC E6D5 CC FE C7 E6D8 ED 03 Ecriture de l'i E6DA E6 84 E6DC 2A FC E6DE C6 FF	STB DECA BNE BNE LDA BPL CLR DECA BNE CUA BNE CUA BNE CUA BDE CUA BDE CUA BDE CUA BDE CUA BDE BDE LDD STD CE LDB C	\$03,X \$E6BB 6 blancs #\$06 ,X \$E6C8 \$03,X \$E6C8 identification ,X \$E6D1 #\$FEC7 \$03,X ateur de secteur	Ecrit un mot à \$FF Pour les 16 mots  6 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 6 mots  Attend fin de transmission Ecrit le marquage en mode "synchro"  Attend fin de transmission Lit premier paramètre	E761 86 E5 E763 8D 1F E765 CE 60 D3 E768 17 FC EF E76B A6 CO E76D 27 14 E76F 97 4C E771 34 40 E771 34 56 58 E775 27 05 E777 17 FB 67 E77A 20 03 E77C 17 FA 9D E77F 35 40 E781 24 E8 E783 39	la piste formatée LDA #\$E5 BSR \$E784 LDU #\$60D3 LBSR \$E45A LDA ,U+ BEQ \$E783 STA <\$4C PSHS U LDA <\$58 BEQ \$E77C LBSR \$E2E1 BRA \$E77F LBSR \$E2E1 BRA \$E77F LBSR \$E2E1 BRA \$E77F LSSR \$E2E1 BCC \$E76B RTS  secteur LDU <\$4F LDB <\$58 ANDB #\$80	Valeur pour remplissage Remplit le secteur Ptr sur table entrelacements Activation du lecteur Lit numéro de secteur Si fin de table, sort Initialise numéro de secteur   Si double densité,   vérifie double densité Vérifie simple densité Secteur suivant Vérifie double densité   Si ok, secteur suivant   Ptr sur buffer secteur Lit la densité lecteur Calcule taille du secteur
E6C4 26 F5 Ecriture de la E6C6 86 06 E6C8 E6 84 E6CA 2A FC E6CC 6F 03 E6CE 4A E6CF 26 F7 Ecriture du mar E6D1 E6 84 E6D3 2A FC E6D5 CC FE C7 E6D8 ED 03 Ecriture de l'i E6DA E6 84 E6DC 2A FC E6DB C6 FF E6ED A6 C0 E6E2 ED 03	STB DECA BNE Plage de LDA LDB BPL CLR DECA BNE Quage d' LDB STD dentific LDB BPL LDB LDB LDB LDB LDB STD LDB STD	\$03,X \$E6BB 6 blancs #\$06 ,X \$\$6C8 \$03,X \$E6C8 identification ,X \$\$6D1 #\$FEC7 \$03,X ateur de secteur ,X \$\$6DA #\$FF ,U+	Ecrit un mot à \$FF Pour les 16 mots  6 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 6 mots  Attend fin de transmission Ecrit le marquage en mode "synchro"  Attend fin de transmission Lit premier paramètre et passe en mode "donnée" Sauve le premier paramètre	E761 86 E5 E763 8D 1F E765 CE 60 D3 E768 17 FC EF E768 A6 CO E76D 27 14 E76F 97 4C E771 34 40 E773 96 58 E775 27 05 E777 17 FB 67 E77A 20 03 E77C 17 FB 67 E77F 35 40 E781 24 E8 E783 39 Remplissage du E784 DE 4F E788 C4 80 E788 C4 80 E788 A7 CO E78C 5A	la piste formatée LDA #\$E5 BSR \$E784 LDU #\$6003 LBSR \$E45A LDA JV+ BEQ \$E783 STA \$4C PSHS U LDA \$58 BEQ \$E77C LBSR \$E2E1 BRA \$E77F LBSR \$E21C PULS U BCC \$E76B RTS Secteur LDU \$4F LDB \$58 ANDB #\$80 STA ,U+ DECB	Valeur pour remplissage Remplit le secteur Ptr sur table entrelacements Activation du lecteur Lit numéro de secteur Si fin de table, sort Initialise numéro de secteur   Si double densité,   vérifie double densité Vérifie simple densité Secteur suivant Vérifie double densité Secteur suivant Vérifie double densité I ok, secteur suivant  Ptr sur buffer secteur Lit la densité lecteur Calcule taille du secteur Remplit le secteur avec
E6C4 26 F5 Ecriture de la E6C6 86 06 E6C8 E6 84 E6CA 2A FC E6CC 6F 03 E6CE 4A E6CF 26 F7 Ecriture du mar E6D1 E6 84 E6D3 2A FC E6D5 CC FC C7 E6D8 ED 03 Ecriture de l'i E6DA E6 84 E6DC 2A FC E6DE C6 FF E6ED A6 C0 E6E2 ED 03 E6E4 86 05	STB DECA BNE Plage de LDA LDB BPL CLR DECA BNE QUAGE CHE LDB LDB BPL LDD CDB LDB BPL LDD LDB BPL LDD LDB BPL LDB LDB LDB LDB LDB LDB LDB LDB LDB LD	\$03,X \$E6BB 6 blancs #\$06 ,X \$E6C8 \$03,X \$E6C8 identification ,X \$E6D1 #\$FEC7 \$03,X ateur de secteur ,X \$E6DA #\$FF ,U+ \$03,X #\$95	Ecrit un mot à \$FF Pour les 16 mots  6 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 6 mots  Attend fin de transmission Ecrit le marquage en mode "synchro"  Attend fin de transmission Lit premier paramètre et passe en mode "donnée" Sauve le premier paramètre 5 paramètres restants	E761 86 E5 E763 8D 1F E765 CE 60 D3 E768 17 FC EF E76B A6 C0 E76B A6 C0 E771 14 E76F 97 4C E771 34 40 E773 96 58 E775 27 05 E777 17 FB 67 E77A 20 03 E77C 17 FA 9D E77F 35 40 E781 24 E8 E783 39 Remplissage du E784 DE 4F E786 D6 58 E788 C4 80 E788 A7 C0 E78C 5A	la piste formatée LDA #\$E5 BSR \$E784 LDU #\$60D3 LBSR \$E45A LDA ,U+ BEQ \$E783 STA <\$4C PSHS U LDA <\$58 BEQ \$E77F LBSR \$E2E1 BRA \$E77F LBSR \$E2E1 BRA \$E77F LBSR \$E2E1 BCC \$E76B RTS  secteur LDU <\$4F LDB <\$58 ANDB #\$80 STA ,U+ DECB BNE \$E78A	Valeur pour remplissage Remplit le secteur Ptr sur table entrelacements Activation du lecteur Lit numéro de secteur Si fin de table, sort Initialise numéro de secteur  Si double densité, vérifie double densité Vérifie simple densité Secteur suivant Vérifie double densité Secteur suivant Ptr sur buffer secteur Lit la densité lecteur Calcule taille du secteur Remplit le
E6C4 26 F5 Ecriture de la E6C6 86 06 E6C8 E6 84 E6CA 2A FC E6CC 6F 03 E6CE 4A E6CF 26 F7 Ecriture du mar E6D1 E6 84 E6D3 2A FC E6D5 CC FE C7 E6D8 ED 03 Ecriture de l'i E6DA E6 84 E6DC 2A FC E6DB C6 FF E6ED A6 C0 E6E2 ED 03	STB DECA BNE Plage de LDA LDB BPL CLR DECA BNE Quage d' LDB STD dentific LDB BPL LDB LDB LDB LDB LDB STD LDB STD	\$03,X \$E6BB 6 blancs #\$06 ,X \$\$6C8 \$03,X \$E6C8 identification ,X \$\$6D1 #\$FEC7 \$03,X ateur de secteur ,X \$\$6DA #\$FF ,U+	Ecrit un mot à \$FF Pour les 16 mots  6 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 6 mots  Attend fin de transmission Ecrit le marquage en mode "synchro"  Attend fin de transmission Lit premier paramètre et passe en mode "donnée" Sauve le premier paramètre	E761 86 E5 E763 8D 1F E765 CE 60 D3 E768 17 FC EF E768 A6 CO E76D 27 14 E76F 97 4C E771 34 40 E773 96 58 E775 27 05 E777 17 FB 67 E77A 20 03 E77C 17 FB 67 E77F 35 40 E781 24 E8 E783 39 Remplissage du E784 DE 4F E788 C4 80 E788 C4 80 E788 A7 CO E78C 5A	la piste formatée LDA #\$E5 BSR \$E784 LDU #\$6003 LBSR \$E45A LDA JV+ BEQ \$E783 STA \$4C PSHS U LDA \$58 BEQ \$E77C LBSR \$E2E1 BRA \$E77F LBSR \$E21C PULS U BCC \$E76B RTS Secteur LDU \$4F LDB \$58 ANDB #\$80 STA ,U+ DECB	Valeur pour remplissage Remplit le secteur Ptr sur table entrelacements Activation du lecteur Lit numéro de secteur Si fin de table, sort Initialise numéro de secteur   Si double densité,   vérifie double densité Vérifie simple densité Secteur suivant Vérifie double densité Secteur suivant Vérifie double densité I ok, secteur suivant  Ptr sur buffer secteur Lit la densité lecteur Calcule taille du secteur Remplit le secteur avec
E6C4 26 F5 Ecriture de la E6C6 86 06 E6C8 E6 84 E6CA 2A FC E6CC 6F 03 E6CE 4A E6CF 26 F7 Ecriture du mar E6D1 E6 84 E6D3 2A FC E6D5 CC FC C7 E6D8 ED 03 Ecriture de l'i E6DA E6 84 E6CC 2A FC E6DE C6 FF E6ED A6 C0 E6EE ED 03 E6E4 86 05 E6E6 E6 84 E6E8 2A FC E6EB E6 E6 84	STB DECA BNE Plage de LDA LDB BPL CLR DECA BNE QUAGE CHA LDB BPL LDB LDB LDB LDB LDB LDB LDB LDB LDB LD	\$03,X \$E6BB 6 blancs #\$06 ,X \$E6C8 \$03,X \$E6C8 identification ,X \$E6D1 #\$FEC7 \$03,X ateur de secteur ,X \$E6DA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$O5 ,X \$E6BA #\$O5 ,X \$E6BA #\$O5 ,X \$E6BA #\$O5 ,X \$E6BA #\$O5 ,X \$E6BA #\$O5 ,X \$E6BA #\$O5 ,X \$E6BA #\$O5 ,X \$E6BA #\$O5 ,X \$E6BA #\$O5 ,X \$E6BA #\$O5 ,X \$E6BA	Ecrit un mot à \$FF Pour les 16 mots  6 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 6 mots  Attend fin de transmission Ecrit le marquage en mode "synchro"  Attend fin de transmission Lit premier paramètre et passe en mode "donnée" Sauve le premier paramètre 5 paramètres restants Attend fin de transmission Lit premier paramètre 5 the paramètre sestants Lit paramètre sestants Lit paramètre	E761 86 E5 E763 8D 1F E765 CE 60 D3 E768 17 FC EF E76B A6 CO E76D 27 14 E76F 97 4C E771 34 40 E773 96 58 E775 27 05 E777 17 FB 67 E77A 20 03 E77C 17 FA 9D E77F 35 40 E781 24 E8 E783 39 Remplissage du E784 DE 4F E786 D6 58 E786 D6 58 E787 26 FB E788 A7 CO E78C 5A E78B 26 FB E78F 39	la piste formatée LDA #\$E5 BSR \$E784 LDU #\$60D3 LBSR \$E45A LDA ,U+ BEQ \$E783 STA <\$4C PSHS U LDA <\$58 BEQ \$E77C LBSR \$E2E1 BRA \$E77F LBSR \$E2E1 BRA \$E77F LBSR \$E2E1 BCC \$E76B RTS Secteur LDU <\$4F LDB <\$58 ANDB #\$80 STA ,U+ DECB BNE \$E78A RTS de la piste de catal	Valeur pour remplissage Remplit le secteur Ptr sur table entrelacements Activation du lecteur Lit numéro de secteur Si fin de table, sort Initialise numéro de secteur   Si double densité,   vérifie double densité Vérifie simple densité Secteur suivant Vérifie double densité   Si ok, secteur suivant   Ptr sur buffer secteur Lit la densité lecteur Calcule taille du secteur   Remplit le   secteur avec   la valeur convenue
E6C4 26 F5 Ecriture de la E6C6 86 06 E6C8 E6 84 E6CA 2A FC E6CC 6F 03 E6CE 4A E6CF 26 F7 Ecriture du mar E6D1 E6 84 E6D3 2A FC E6D5 CC FE C7 E6D8 ED 03 Ecriture de l'i E6DA E6 84 E6DC 2A FC E6DE C6 FF E6ED A6 C0 E6EC ED 03 E6E4 86 05 E6E6 E6 84 E6E8 2A FC E6E8 2B CO E6EC E7 03	STB DECA BNE Plage de LDA LDB BPL CLR DECA BNE Quage d' LDB STD dentific LDB STD LDA STD LDA STD LDA STD LDB BPL LDB STD LDB BPL LDB STD LDB STD LDB STD LDB STD LDB STD LDB STB	\$03,X \$E6BB 6 blancs #\$06 ,X \$\$6C8 \$03,X \$E6C8 identification ,X \$\$6D1 #\$FEC7 \$03,X ateur de secteur ,X \$\$6DA #\$FF ,U+ \$03,X #\$9505 ,X \$\$656	Ecrit un mot  à SFF Pour les 16 mots  6 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 6 mots  Attend fin de transmission Ecrit le marquage en mode "synchro"  Attend fin de transmission Lit premier paramètre et passe en mode "donnée" Sauve le premier paramètre 5 paramètres restants Attend fin de transmission Lit le paramètre Sauve le paramètre	E761 86 E5 E763 8D 1F E765 CE 60 D3 E768 17 FC EF E76B A6 CO E76D 27 14 E76F 97 4C E771 34 40 E771 34 50 E777 17 FB 67 E777 17 FB 67 E777 17 FA 9D E777 35 40 E781 24 E8 E783 39  Remplissage du E784 DE 4F E786 D6 58 E788 C4 80 E788 C4 80 E788 C5 A E780 26 FB E787 39  Initialisation E790 86 14	la piste formatée LDA #\$E5 BSR \$E784 LDU #\$6003 LBSR \$E45A LDA J+ BEQ \$E783 STA <\$4C PSHS U LDA <\$58 BEQ \$E77C LBSR \$E21C BRA \$E77F LBSR \$E21C BRA \$E71C LBSR \$E21C BRA \$E71C LBSR \$E21C BRA \$E71C BBC \$E76B RTS Secteur LDU \$\$4F LDB <\$58 ANDB #\$80 STA ,U+ DECB BNE \$E78A RTS  de la piste de catal LDA #\$14	Valeur pour remplissage Remplit le secteur Ptr sur table entrelacements Activation du lecteur Lit numéro de secteur Si fin de table, sort Initialise numéro de secteur   Si double densité,   vérifie double densité Vérifie simple densité Secteur suivant Vérifie double densité Si ok, secteur suivant  Ptr sur buffer secteur Lit la densité lecteur Calcule taille du secteur Remplit le   Secteur avec   la valeur convenue    Piste 20
E6C4 26 F5 Ecriture de la E6C6 86 06 E6C8 E6 84 E6CA 2A FC E6CC 6F 03 E6CE 4A E6CF 26 F7 Ecriture du mar E6D1 E6 84 E6D3 2A FC E6D5 CC FC C7 E6D8 ED 03 Ecriture de l'i E6DA E6 84 E6CC 2A FC E6DE C6 FF E6ED A6 C0 E6EE ED 03 E6E4 86 05 E6E6 E6 84 E6E8 2A FC E6EB E6 E6 84	STB DECA BNE Plage de LDA LDB BPL CLR DECA BNE QUAGE CHA LDB BPL LDB LDB LDB LDB LDB LDB LDB LDB LDB LD	\$03,X \$E6BB 6 blancs #\$06 ,X \$E6C8 \$03,X \$E6C8 identification ,X \$E6D1 #\$FEC7 \$03,X ateur de secteur ,X \$E6DA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$FF ,U+ \$03,X \$E6BA #\$O5 ,X \$E6BA #\$O5 ,X \$E6BA #\$O5 ,X \$E6BA #\$O5 ,X \$E6BA #\$O5 ,X \$E6BA #\$O5 ,X \$E6BA #\$O5 ,X \$E6BA #\$O5 ,X \$E6BA #\$O5 ,X \$E6BA #\$O5 ,X \$E6BA #\$O5 ,X \$E6BA	Ecrit un mot à \$FF Pour les 16 mots  6 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 6 mots  Attend fin de transmission Ecrit le marquage en mode "synchro"  Attend fin de transmission Lit premier paramètre et passe en mode "donnée" Sauve le premier paramètre 5 paramètres restants Attend fin de transmission Lit premier paramètre 5 the paramètre sestants Lit paramètre sestants Lit paramètre	E761 86 E5 E763 8D 1F E765 CE 60 D3 E768 17 FC EF E768 A6 C0 E76B A6 C0 E771 14 E76F 97 4C E771 34 40 E773 96 58 E775 27 05 E777 17 FB 67 E77A 20 03 E77C 17 FA 9D E77F 35 40 E781 24 E8 E783 39 Remplissage du E784 DE 4F E786 D6 58 E785 C4 80 E786 C5 A E780 26 FB E787 39 Initialisation E790 86 14 E792 97 48 E794 17 FC E3	la piste formatée LDA #\$E5 BSR \$E784 LDU #\$60D3 LBSR \$E45A LDA ,U+ BEQ \$E783 STA <\$4C PSHS U LDA <\$58 BEQ \$E77C LBSR \$E2E1 BRA \$E77F LBSR \$E77F LBS	Valeur pour remplissage Remplit le secteur Ptr sur table entrelacements Activation du lecteur Lit numéro de secteur Si fin de table, sort Initialise numéro de secteur   Si double densité,   vérifie double densité Vérifie simple densité Secteur suivant Vérifie double densité   Si ok, secteur suivant   Ptr sur buffer secteur Lit la densité lecteur Calcule taille du secteur   Remplit le   secteur avec   la valeur convenue
E6C4 26 F5 Ecriture de la E6C6 86 06 E6C8 E6 84 E6CA 2A FC E6CC 6F 03 E6CE 4A E6CF 26 F7 Ecriture du mar E6D1 E6 84 E6D3 2A FC E6D5 CC FE C7 E6D8 ED 03 Ecriture de l'i E6DA E6 84 E6DC 2A FC E6DE C6 FF E6ED A6 C0 E6EE 2 ED 03 E6E4 86 05 E6E8 2A FC E6E8	STB DECA BNE plage de LDA LDB BPL CLR DECA BNE Quage d' LDB STD dentific LDB STD LDB STD LDB STD LDB LDB LDB STD LDB STD LDB BPL LDB STB A BPL LDB STB DECA BNE plage de	\$03,X \$E6BB 6 blancs #\$06 ,X \$E6C8 \$03,X \$E6C8 \$03,X \$E6C8 \$03,X \$E6C7 \$03,X ateur de secteur ,X \$E6DA #\$FF ,U+ \$03,X #\$S6CB ,U+ \$03,X \$E6CB \$04,X \$E6CB \$05,X \$E6CB \$05,X \$E6CB \$05,X \$E6CB \$05,X \$E6CB \$05,X \$E6CB \$05,X \$E6CB \$05,X \$E6CB \$05,X \$E6CB \$05,X \$E6CB \$05,X \$E6CB \$05,X \$05,X \$E6CB \$05,X	Ecrit un mot  à SFF Pour les 16 mots  6 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 6 mots  Attend fin de transmission Ecrit le marquage en mode "synchro"  Attend fin de transmission Lit premier paramètre et passe en mode "donnée" Sauve le premier paramètre 5 paramètres restants Attend fin de transmission Lit le paramètre Sauve le premier paramètre 5 paramètres restants Attend fin de transmission Lit le paramètre Sauve le paramètre Pour tous les paramètres	E761 86 E5 E763 8D 1F E765 CE 60 D3 E768 17 FC EF E768 A6 C0 E76B A6 C0 E771 34 40 E771 34 40 E771 77 FB 67 E777 17 FB 67 E777 17 FB 67 E777 17 FA 9D E777 35 40 E781 24 E8 E783 39  Remplissage du E784 DE 4F E786 D6 58 E788 C4 80 E788 C4 80 E788 A7 C0 E78C 5A E78D 26 FB E78F 39  Initialisation E790 86 14 E792 97 4B E794 17 FC E3 Initialise les	la piste formatée LDA #\$E5 BSR \$E784 LDU #\$6003 LBSR \$E45A LDA J+ BEQ \$E783 STA <\$4C PSHS U LDA <\$58 BEQ \$E77C LBSR \$E2E1 BRA \$E77F LBSR \$E21C PULS U BCC \$E76B RTS Secteur LDU <\$4F LDB <\$58 ANDB #\$80 STA ,U+ DECB BNE \$E78A RTS  de la piste de catal LDA \$454 STA <\$4B LBSR \$414 STA <\$4B LBSR \$445 LBSR \$445 LBSR \$445 LBSR \$454 STA \$445 LBSR \$445 LBSR \$445 LBSR \$445 LBSR \$445 LBSR \$445 LBSR \$447 LBSR \$447 LBSR \$447 LBSR \$447 LBSR \$448 LBSR \$447 LBR \$447 L	Valeur pour remplissage Remplit le secteur Ptr sur table entrelacements Activation du lecteur Lit numéro de secteur Si fin de table, sort Initialise numéro de secteur   Si double densité,   vérifie double densité Vérifie simple densité Secteur suivant Vérifie double densité Si ok, secteur suivant  Ptr sur buffer secteur Lit la densité lecteur Calcule taille du secteur Remplit le   secteur avec   la valeur convenue    Piste 20   demandée   Déplace les têtes
E6C4 26 F5 Ecriture de la E6C6 86 06 E6C8 E6 84 E6CA 2A FC E6CC 6F 03 E6CE 4A E6CF 26 F7 Ecriture du mar E6D1 E6 84 E6D3 2A FC E6D5 CC FE C7 E6D8 ED 03 Ecriture de l'i E6DA E6 84 E6DC 2A FC E6DE C6 FF E6EO A6 CO E6E2 ED 03 E6E4 86 05 E6E6 E6 84 E6E8 2A FC E6EA E6 CO E6EC C7 03 E6EE 4A E6EF 26 F5	STB DECA BNE Plage de LDA LDB BPL CLR DECA BNE QUAGE dentific LDB BPL LDB LDB LDB LDB LDB LDB LDB LDB LDB LD	\$03,X \$E6BB 6 blancs #\$06 ,X \$E6C8 \$03,X \$E6C8 identification ,X \$E6D1 #\$FEC7 \$03,X ateur de secteur ,X \$E6DA #\$FF ,U+ \$03,X \$205 ,X \$20	Ecrit un mot à \$FF Pour les 16 mots  6 mots à écrire Attend fin de transmission Ecrit un mot à 0 Pour les 6 mots  Attend fin de transmission Ecrit le marquage en mode "synchro"  Attend fin de transmission Lit premier paramètre et passe en mode "donnée" Sauve le premier paramètre 5 paramètres restants Attend fin de transmission Lit le paramètre 5 paramètres restants Attend fin de transmission Lit le paramètre Sauve le pramètre Sauve le premier paramètre 5 paramètres restants Attend fin de transmission Lit le paramètre Sauve le paramètre Sauve le paramètre	E761 86 E5 E763 8D 1F E765 CE 60 D3 E768 17 FC EF E768 A6 C0 E76B A6 C0 E771 14 E76F 97 4C E771 34 40 E773 96 58 E775 27 05 E777 17 FB 67 E77A 20 03 E77C 17 FA 9D E77F 35 40 E781 24 E8 E783 39 Remplissage du E784 DE 4F E786 D6 58 E785 C4 80 E786 C5 A E780 26 FB E787 39 Initialisation E790 86 14 E792 97 48 E794 17 FC E3	la piste formatée LDA #\$E5 BSR \$E784 LDU #\$60D3 LBSR \$E45A LDA ,U+ BEQ \$E783 STA <\$4C PSHS U LDA <\$58 BEQ \$E77C LBSR \$E2E1 BRA \$E77F LBSR \$E77F LBS	Valeur pour remplissage Remplit le secteur Ptr sur table entrelacements Activation du lecteur Lit numéro de secteur Si fin de table, sort Initialise numéro de secteur Si double densité, vérifie double densité Vérifie simple densité Secteur suivant Vérifie double densité Secteur suivant Vérifie double densité Secteur suivant Vérifie double densité Lit la densité lecteur Calcule taille du secteur Remplit le secteur avec la valeur convenue  Piste 20 demandée

E79F E7A2 E7A5	86 10 97 4C 17 FC B8 17 F9 E2 25 18 0A 4C	LDA STA LBSR LBSR BCS DEC	#\$10 <\$4C \$E45A \$E187 \$E7BF <\$4C	16 secteurs   à écrire Activation du lecteur Ecrit le secteur Si erreur, sort   Secteur
	26 F4	BNE	\$E79F	suivant
	Initialisation			Survailt
E7AB	DE 4F	LDU	<\$4F	Ptr sur buffer de secteur
	6F C4	CLR	, ℧	Premier octet de FAT à 0
E7AF	CC FE FE	LDD	#\$FEFE	Réserve piste
E7B2	ED C8 29	STD	\$29,U	de catalogue
E7B5	86 02	LDA	#\$02	Secteur 2
E7B7	97 4C	STA	<\$4C	demandé
E7B9	17 F9 CB	LBSR	\$E187	Ecrit le secteur
E7BC	25 01	BCS	\$E7BF	Si erreur, sort
E7BE	4F	CLRA		Pas d'erreur dans CC
E7BF	39	RTS		

Les programmes suivants sont cités à titre d'information. Ils ne font pas partie de la ROM disque.

Note: Le programme suivant existe sur TO8, TO8D et TO9+ dans les 2 banques mais à des adresses différentes selon la machine. La première concerne les TO8 et TO8D, la deuxième le TO9+.

. . . . . . . .

Note: Le programme suivant existe sur TO8, TO8D et TO9+. Mêmes adresses pour les trois dans les 2 banques.

```
Protège le CC
Gel des interruptions
                                                             Passe dans l'autre page ROM
FFA9 B7 E7 C3
FFAC 35 03
                                      $E7C3
CC,A
[$6055]
A,CC
#$50
                            STA
PULS
                                                          Rétablit les registres
FFAE AD 9F 60 55
FFB2 34 03
FFB4 1A 50
                                                          Exécute le programme
Protège le CC
Gel des interruptions
                            PSHS
                            ORCC
FFB6 B6 E7 C3
FFB9 8A 10
FFBB B7 E7 C3
FFBE 35 83
                            LDA
ORA
                                      $E7C3
#$10
                                                             Revient en ROM initiale
                                      CC,A,PC
                            PULS
```

# Contrôleur interne des TO8 et TO8D (THMFC1) - 2ème banque

Identificateur de RomDisk (IDDISK) E000 4D FCC "M"	Contrôleur Thomson	E09D 86 40 E09F 97 4E	LDA STA	#\$40 <\$4E	"Contrôleur non prêt" dans registre d'erreur
E001 4B FCC "K" E002 43 FCC "C"	Fat 80 octets Simple densité	EOA1 43 EOA2 20 10	COMA BRA	\$E0B4	Erreur dans CC Sort avec erreur
E003 30 FCC \$30	Checksum de l'identificateur	Exécution de l' EOA4 DC 4B EOA6 34 06	LDD	<\$4B	Protection de
Indirections standard sur les opérations E004 16 00 6F LBRA \$E076 E007 16 00 1E LBRA \$E028	Fonctions standard QDD/RAM Lancement du boot QDD	E0A8 8D 27 E0AA 25 02	PSHS BSR BCS	B,A \$E0D1 \$E0AE	DKTRK et DKSEC Test disponibilité lecteur Si erreur, sort
E00A 16 03 3B LBRA \$E348 Indirections standard sur les opérations	Formatage QDD/RAM	EOAC 8D 48	BSR	\$E0F6	Exécute l'opération
E00D 16 05 1D	Chargement de la FAT Ouverture d'un fichier	EOAE 35 06 EOBO DD 4B	PULS	A,B <\$4B	Restaure DKTRK et DKSEC
E013 16 05 7E LBRA \$E594 E016 16 05 5A LBRA \$E573	Effacement d'un fichier Ecriture d'un secteur	E0B2 8D 39 E0B4 35 02	BSR PULS	\$EOED A	Eteint le lecteur Dépile le CC
E019 16 05 FE LBRA \$E61A E01C 16 06 54 LBRA \$E673	Création d'un fichier Allocation d'un bloc	E0B6 1E 8A E0B8 44	EXG LSRA	A,CC	Restaure le CC Bit d'erreur dans CC
E01F 16 06 96 LBRA \$E6B8 E022 16 04 B1 LBRA \$E4D6	Initialise opération sur bloc Clôture d'écriture	E0B9 35 FE	PULS	A,B,DP,X,Y,U,PC	!
Indirections standard sur les opérations E025 16 00 45 LBRA \$E06D	physiques Fonctions standard QDD/RAM	Initialisation EOBB 86 60	LDA	#\$60	Initialise
		EOBD 1F 8B EOBF 8E E7 DO	TFR LDX	A,DP #\$E7D0	le DP Ptr sur registres disques
************* SYSTEME D'EXPLOITATION PHYSI	QUE DU QDD ************	E0C2 OF 4E E0C4 6F 84	CLR CLR	<\$4E ,X	Efface code d'erreur Reset lecteur
Lancement du boot QDD	T-141-11	E0C6 86 CE E0C8 A7 07	LDA STA	#\$CE 7,X	Séparateur de donnée avec compteur de \$4E
E028 17 00 90 LBSR \$E0BB E02B 0F 49 CLR <\$49 E02D 17 00 A1 LBSR \$E0D1	Initialisation registres Lecteur 0 demandé Choix du lecteur	EOCA 86 FF EOCC A7 04 EOCE 6F 01	LDA STA CLR	#\$FF 4,X 1,X	Programme   le mode "donnée" Pas de précompensation
E030 25 35 BCS \$E067 E032 17 00 D2 LBSR \$E107	Si erreur, sort Initialise en simple densité	EODO 39	RTS	Ι,Δ	ras de precompensacion
E035 25 30 BCS \$E067 E037 CC 00 44 LDD #\$0044	Si erreur, sort.	Sélection des k EOD1 D6 49	oits de le LDB	ecteur QDD <\$49	Si face impaire
E03A DD 4C STD <\$4C E03C CE 62 00 LDU #\$6200	sélectionné Ptr buffer secteur	E0D3 C5 01 E0D5 26 11	BITB BNE	#\$01 \$E0E8	demandée, erreur "lecteur non prêt"
E03F DF 4F STU <\$4F E041 17 01 F8 LBSR \$E23C	sélectionné Lit le secteur QDD	EOD7 CE EO F2 EODA A6 C5	LDU LDA	#\$E0F2 B,U	Table des bits de lecteurs
E044 DE 4F LDU <\$4F E046 25 1F BCS \$E067	Ptr buffer secteur Si erreur, sort	EOD7 CE EO F2 EODA A6 C5 EODC A7 O2 EODE 97 57 EOEO E6 O1	STA STA	2,X <\$57	le lecteur adéquat.
E048 17 00 A2 LBSR \$E0ED E04B 10 8E 62 7F LDY #\$627F	Limite du décodage	E0E2 C5 40	LDB BITB	1,X #\$40	Si disque QDD absent, erreur
E04F 34 20 PSHS Y E051 86 55 LDA #\$55	Checksum de départ	E0E6 4F	BNE CLRA	\$E0E8	"lecteur non prêt" Pas d'erreur dans CC
E053 6A C4 DEC ,U E055 63 C4 COM ,U	Décode les   données	E0E7 39	RTS		
E057 AB C0 ADDA ,U+ E059 11 A3 E4 CMPU ,S E05C 26 F5 BNE \$E053	Calcule le checksum   Si pas fin du décodage,   boucle	Fixe l'erreur d E0E8 86 10 E0EA 16 01 B4	LDA LBRA	#\$10 \$E2A1	Erreur "Lecteur non prêt" Fixe l'erreur
E05E 35 20 PULS Y E060 A1 C4 CMPA ,U	Rétablit la pile   Si checksum incorrect,	Extinction du m			rixe i effect
E062 26 03 BNE \$E067 E064 7E 62 00 JMP \$6200	lance l'application Sinon, exécute le boot	E0ED 86 00 E0EF A7 02	LDA STA	#\$00 2,X	Extinction du moteur QDD
Sortie si erreur de boot	Flag "contrôleur absent"	E0F1 39	RTS	,	1
	Lance l'application à froid	Table des bits E0F2 01	FCB	\$01	Lecteur 0
Opérations standard avec numéro de secte E06D 34 7F PSHS U,Y,X,DP,B,A,CC		E0F3 00 E0F4 02	FCB FCB	\$00 \$02	Lecteur 1 (inusité) Lecteur 2
E06F 86 FF LDA #\$FF E071 B7 60 4A STA \$604A E074 20 05 BRA \$E07B	Flag pour opérations   QDD avec secteur réel Lance l'opération	E0F5 00 Traitement de l	FCB	\$00	Lecteur 3 (inusité)
Opérations standard avec numéro de secte	-	E0F6 96 48 E0F8 85 01	LDA BITA	<\$48 #\$01	Fonction demandée   Si reset du contrôleur
E076 34 7F PSHS U,Y,X,DP,B,A,CC E078 7F 60 4A CLR \$604A		EOFA 26 OB EOFC 85 08	BNE BITA	\$E107 #\$08	demandé, traite   Si écriture d'un secteur
E07B 8D 3E BSR \$E0BB Traite le reset du contrôleur	Initialise registres DP et X	E0FE 26 12 E100 85 02	BNE BITA	\$E112 #\$02	demandée, traite Si lecture d'un secteur
E07D 96 48 LDA <\$48 E07F 81 01 CMPA #\$01	Lit la commande   Si reset contrôleur	E102 10 26 01 2E E106 39	LBNE RTS	\$E234	demandée, traite
E081 27 21 BEQ \$E0A4 E083 96 49 LDA <\$49	demandé, traite Lit le numéro de lecteur	Initialisation			
E085 81 04 CMPA #\$04 E087 26 1B BNE \$E0A4	Si pas lecteur RamDisk,   opérations QDD	E107 86 43 E109 97 4E	LDA STA	#'C <\$4E	"C" pour simple densité dans registre d'état
Traite la lecture du secteur RamDisk	Lit la commande	E10B 86 FF E10D 97 58	LDA STA	#\$FF <\$58	Simple densité   initialisée
E08B 85 02 BITA #\$02 E08D 27 05 BEQ \$E094 E08F BD E7 03 JSR \$E703	Si pas lecture secteur   passe Lit le secteur RamDisk	E10F 6F 84 E111 39	CLR RTS	, X	Reset lecteur
E092 20 20 BRA \$E0B4 Traite l'écriture du secteur RamDisk	Sort du programme	Ecriture d'un s E112 96 4A	secteur QI LDA	DD <\$4A	Lit flag de secteur réel
E094 85 08 BITA #\$08 E096 27 05 BEQ \$E09D	Si pas écriture secteur,	E114 26 05 E116 17 01 99	BNE LBSR	\$E11B \$E2B2	Si réel, passe Recherche correspondance
E098 BD E6 C8	Ecrit le secteur RamDisk Sort du programme	E119 25 55 E11B 8D 58	BCS BSR	\$E170 \$E175	Si erreur, sort Teste protection en écriture
Erreur si contrôleur non prêt E11F 17 00 DD LBSR \$E1FF	Teste disponibilité lecteur	E11D 25 51 E12E CC 03 04	BCS LDD	\$E170 #\$0304	Si disque protégé, sort   Initialise en
E122 25 4C BCS \$E170 E124 34 01 PSHS CC	Si erreur, sort Préserve les interruptions	E131 E7 84 Ecriture de 3 e		, X	écriture MFM
E126 8D 59 BSR \$E181 E128 25 47 BCS \$E171	Recherche du secteur demandé Si erreur, sort	E133 E6 84 E135 2A FC	LDB BPL	,X \$E133	Attend fin de transmission
E12A C6 FF LDB #\$FF E12C E7 04 STB \$04,X	Initialise en   mode données	E137 C6 16 E139 E7 03	LDB STB	#\$16 \$03,X	Valeur pour un espace Ecrit le caractère

Controledi interne des 100 et 10	JOD (Triivii CT) - Zeitie	banque	
E13B 4A DECA	Pour les 3	Test de la validité du checksum	1 20 1 2
E13C 26 F5 BNE \$E133 Ecriture de l'identificateur de données	caractères	E1D6 E6 84 LDB ,X E1D8 2A FC BPL \$E1D6	Attend fin de transmission
E13E E6 84 LDB ,X E140 2A FC BPL \$E13E	Attend fin de transmission	E1DA E6 03 LDB \$03,X E1DC D1 4A CMPB <\$4A	Lit le caractère   Si checksum incorrect,
E142 CC 80 5A LDD #\$805A	Ecrit le marquage	E1DE 26 AA BNE \$E18A	secteur suivant
E145 E7 03 STB \$03,X E147 D7 4A STB <\$4A	d'identificateur Initialise le checksum	E1E0 6F 84 CLR ,X E1E2 39 RTS	Reset lecteur
Ecriture des données		Sortie si erreur	l di desmi bue tempetine
E149 E6 84 LDB ,X E14B 2A FC BPL \$E149	Attend fin de transmission	E1E3 4D TSTA E1E4 27 05 BEQ \$E1EB	Si dernière tentative, erreur de secteur
E14D E6 C0 LDB ,U+ E14F E7 03 STB \$03,X	Ecrit un caractère du secteur	E1E6 4A DECA E1E7 8D 16 BSR \$E1FF	Non, tentative suivante Réactive le lecteur
E151 DB 4A ADDB <\$4A	Mise à jour	E1E7 0D 10 BSR \$E1FF E1E9 20 AB BRA \$E196	Lit à nouveau la piste
E153 D7 4A STB <\$4A E155 4A DECA	du checksum Pour les 128	Fixe l'erreur de secteur	
E156 26 F1 BNE \$E149	caractères	E1EB 86 04 LDA #\$04	Code "Erreur de secteur"
Ecriture du checksum des données E158 E6 84 LDB ,X	Attend fin de	E1ED 16 00 B1 LBRA \$E2A1	Fixe l'erreur
E15A 2A FC BPL \$E158 E15C D6 4A LDB <\$4A	transmission   Ecrit le checksum	Temporisation de 110000µs E1F0 10 8E 35 B6 LDY #\$35B6	Valeur de temporisation
E15E E7 03 STB \$03,X	de secteur	E1F4 20 04 BRA \$E1FA	Effectue la boucle
Clôture de l'écriture du secteur QDD E160 E6 84 LDB ,X	Attend fin de	Temporisation de 160000µs E1F6 10 8E 4E 20 LDY #\$4E20	Valeur de temporisation
E162 2A FC BPL \$E160 E164 C6 16 LDB #\$16	transmission Ecrit un	E1FA 31 3F LEAY -\$01,Y E1FC 26 FC BNE \$E1FA	Boucle pour temporisation
E166 E7 03 STB \$03,X	espace	E1FE 39 RTS	composition
Sortie du programme E168 E6 84 LDB ,X	Attend fin de	Lance le moteur QDD	
E16A 2A FC BPL \$E168	transmission	E1FF 8D 0A BSR \$E20B E201 25 07 BCS \$E20A	Teste disponibilité lecteur
E16C 35 01 PULS CC E16E 6F 84 CLR ,X	Rétablit les interruptions Reset lecteur/pas d'erreur	E203 81 12 CMPA #\$12	Si erreur, sort Teste disponibilité immédiate
E170 39 RTS Sortie si erreur	Sortie avec ou sans erreur	E205 27 02 BEQ \$E209 E207 8D E7 BSR \$E1F0	Si oui, sort Si non, temporisation
E171 35 01 PULS CC	Restaure les interruptions	E209 4F CLRA	Pas d'erreur dans CC
E173 43 COMA E174 39 RTS	Erreur dans CC	E20A 39 RTS	
Test de protection en écriture		Lance le lecteur QDD E20B 86 12 LDA #\$12	Poids fort compteur d'essais
E175 A6 01 LDA \$01,X	Lit status	E20D D6 57 LDB <\$57	Eteint le
E177 85 04 BITA #\$04 E179 26 02 BNE \$E17D	Si disquette protégée, sort avec erreur	E20F CA 40 ORB #\$40 E211 E7 02 STB 2,X	moteur du lecteur courant
E17B 4F CLRA	Pas d'erreur dans CC	E213 E6 01 LDB 1,X	Si le lecteur est
		E217 26 15 BNE \$E22E	est déjà disponible, sort immédiatement
Fixe l'erreur de protection disquette E17D 86 01 LDA #\$01	Code "disquette protégée"	Teste la disponibilité du lecteur E219 4A DECA	
E17F 20 6C BRA \$E1ED	Fixe l'erreur	E21A 10 27 FE CA LBEQ \$E0E8	Si fin du décomptage,
Recherche du secteur QDD		E21E 10 8E 6C 80 LDY #\$6C80 E222 31 3F LEAY -1,Y	(8 longues secondes!), erreur de lecteur
E181 DE 4F LDU <\$4F E183 CC 02 E0 LDD #\$02E0	Ptr buffer secteur 2 tentatives de recherche	E224 27 F3 BEQ \$E219 E226 E6 01 LDB 1,X	 Lit status
E186 1A 50 ORCC #\$50	Gel des interruptions	E228 C5 02 BITB #\$02	Si lecteur pas disponible,
E188 E7 04 STB 4,X Recherche de la synchronisation	Mode avec synchronisation	E22A 27 F6 BEQ \$E222 Sortie du programme	décomptage suivant
E18A C6 16	Initialisation avec la	E22C 8D C8 BSR \$E1F6	Temporisation de 160ms   Active le
E18E C6 18 LDB #\$18	donnée courante recherchée   Initialise en lecture MFM	E230 E7 02 STB 2,X	moteur QDD
E190 E7 84 STB ,X E192 C1 16 CMPB #\$16	+ synchro + séparateur Lecture d'un espace ?	E232 5F CLRB E233 39 RTS	Pas d'erreur dans CC
E194 27 OE BEQ \$E1A4	Oui, tente de lire marquage		ı
E196 E6 01 LDB \$01,X E198 C5 02 BITB #\$02	Liste status   Si fin de piste,	Lecture d'un secteur QDD E234 96 4A LDA <\$4A	Lit flag de secteur réel
E19A 27 47 BEQ \$E1E3 E19C E6 84 LDB ,X	nouvelle tentative Lit status	E236 26 04 BNE \$E23C E238 8D 78 BSR \$E2B2	Si secteur réel, passe Recherche correspondance
E19E C5 01 BITB #\$01	Si pas synchronisation,	E23A 25 6A BCS \$E2A6	Si erreur, sort
E1AO 27 F4 BEQ \$E196 E1A2 E6 03 LDB \$03,X	boucle Vide buffer data	E23C 86 02 LDA #\$02 E23E 34 02 PSHS A	2 tentatives de lecture
E1A4 E6 01 LDB \$01,X E1A6 C5 02 BITB #\$02	Lit status   Si fin de piste,	E240 8D BD BSR \$E1FF E242 25 66 BCS \$E2AA	Lance le lecteur Si erreur, sort
E1A8 27 39 BEQ \$E1E3	nouvelle tentative	E244 34 01 PSHS CC	Préserve les interruptions
Recherche du marquage de l'identificateu E1AA E6 84 LDB ,X	r   Attend fin de	E246 17 FF 38 LBSR \$E181 E249 25 5C BCS \$E2A7	Recherche du secteur QDD Si erreur, sort
E1AC 2A F6 BPL \$E1A4 E1AE E6 03 LDB \$03,X	transmission Lit le caractère	Passage préalable de 3 octets E24B 86 03 LDA #\$03	3 caractères à passer
E1B0 C1 A5 CMPB #\$A5	Si pas marquage,	E24D E6 84 LDB ,X	Attend fin de
E1B2 26 DE BNE \$E192 E1B4 D7 4A STB <\$4A	teste synchro suivante Initialise le checksum	E24F 2A FC BPL \$E24D E251 E6 03 LDB \$03,X	transmission Lit caractère à perte
E1B6 C6 08 LDB #\$08	Exclut la détection	E253 4A DECA	Pour les 3
E1B8 E7 84 STB ,X Repérage du poids fort du numéro de sect		E254 26 F7 BNE \$E24D Recherche la synchronisation	caractères
E1BA E6 84 LDB ,X E1BC 2A FC BPL \$E1BA	Attend fin de transmission	E256 CC 80 18 LDD #\$8018 E259 E7 84 STB ,X	Initialise la lecture MFM + synchro + séparateur
E1BE E6 03 LDB \$03,X	Lit le caractère	E25B 10 8E 03 00 LDY #\$0300	Compteur pour détection
E1CO D1 4C CMPB <\$4C E1C2 26 C6 BNE \$E18A	Si pas secteur attendu, secteur suivant	E25F 31 3F LEAY -\$01,Y E261 27 49 BEQ \$E2AC	Si fin de décomptage, erreur de piste
E1C4 DB 4A ADDB <\$4A E1C6 D7 4A STB <\$4A	Met à jour le checksum	E263 E6 84 LDB ,X E265 C5 01 BITB #\$01	Si synchronisation non détectée,
Repérage du poids faible du numéro de se	cteur	E267 27 F6 BEQ \$E25F	synchro suivante
E1C8 E6 84 LDB ,X E1CA 2A FC BPL \$E1C8	Attend fin de transmission	E269 E6 03 LDB \$03,X Recherche le marquage d'identificateu	Reset status r
E1CC E6 03 LDB \$33,X E1CE D1 4D CMPB <\$4D	Lit le caractère	E26B 31 3F LEAY -\$01,Y E26D 27 3D BEO \$E2AC	Si fin de décomptage,
E1D0 26 B8 BNE \$E18A	Si pas secteur attendu,   secteur suivant	E26F E6 84 LDB ,X	erreur de piste   Attend fin de
E1D2 DB 4A ADDB <\$4A E1D4 D7 4A STB <\$4A	Met à jour le checksum	E271 2A F8 BPL \$E26B E273 E6 03 LDB \$03,X	transmission Lit le caractère
- 1		. , , , , , , , , , , , , , , , , , , ,	

Controleur Interne des	108 et 108D (THMFCT) - 2em	e banque		
E277 26 F2 BNE \$E E279 D7 4A STB <\$ E27B C6 08 LDB #\$ E27D E7 84 STB ,2 Lecture du secteur QDD	-	Pistes 15, 16, 17, 18 e E324 86 14 LDA E326 8D 18 BSR E328 83 00 02 SUBD E32B 20 0D BRA Pistes 9, 10, 11, 12, 1	#\$14 \$E340 #\$0002 \$E33A 3 et 14	Si le numéro de piste va de   15 à 19, la formule de   calcul de secteur est   (Sect*4)+((20-Piste)*64)-2
E283 E6 03 LDB \$0 E285 E7 C0 STB ,U	227F   transmission, 33,X Charge le caractère	E32D 86 0E LDA E32F 8D 0F BSR E331 83 00 01 SUBD E334 20 04 BRA Pistes 3, 4, 5, 6, 7 et	#\$0E \$E340 #\$0001 \$E33A	Si le numéro de piste va de 9 à 14, la formule de calcul de secteur est (Sect*4)+((14-Piste)*64)-1
E289 D7 4A STB <\$ E28B 4A DECA	checksum secteur Pour les 128 caractères	E336 86 08 LDA E338 8D 06 BSR E33A D3 4A ADDD E33C DD 4C STD	#\$08 \$E340 <\$4A <\$4C	Entrée pour 3<=Piste<=8   Ajoute l'offset   de secteur
E292 E6 03 LDB \$0	228E   transmission 33,X Lit le caractère	E33E 4F CLRA E33F 39 RTS Calcul de l'offset de de		Pas d'erreur dans CC
E296 6F 84 CLR ,X E298 D1 4A CMPB <\$	C,A Rétablit les interruptions C Reset lecteur S4A   Si checksum correct, S2A6   sort sans erreur Nouvelle tentative	E340 90 4B SUBA E342 3D MUL E343 DD 4A STD E345 DC 4C LDD E347 39 RTS	<\$4B <\$4A <\$4C	Calcul de   l'offset   de secteur   Récupère numéro réel
E29F 86 08 LDA #\$	de lecture   08	Formatage QDD - RamDisk E348 34 7F PSHS E34A 17 FD 6E LBSR E34D 96 49 LDA	U,Y,X,DP,B,A,CC \$E0BB <\$49	
E2A6 39 RTS Sortie si secteur non trouv E2A7 35 01 PULS CC E2A9 43 COMA	ré	E34F 81 04 CMPA E351 26 05 BNE Formatage du RamDisk E353 BD E7 88 JSR	#\$04 \$E358 \$E788	Si pas lecteur RamDisk,   formatage QDD   Formatage RamDisk
E2AA 35 82 PULS A, Sortie si synchronisation r E2AC 35 03 PULS CC	PC   non trouvée C,A Rétablit les interruptions	E356 20 26 BRA Formatage de la disquet E358 17 FD 76 LBSR	\$E37E te du QDD \$E0D1	Sort avec ou sans erreur Teste disponibilité lecteur
	02 Code "erreur de piste" 12A1 Fixe l'erreur 1es pistes et secteurs ODD	E35B 25 21 BCS E35D 17 FE 15 LBSR E360 25 1C BCS E362 8D 1D BSR E364 86 02 LDA	\$E37E \$E175 \$E37E \$E381 #\$02	Si non, erreur de lecteur Teste protection disquette Si protection, sort Init. buffer FAT pour QDD   2 tentatives
E2B2 96 4C LDA <\$ E2B4 27 19 BEQ \$E E2B6 81 10 CMPA #\$ E2B8 22 15 BHI \$E	AC Lit numéro de secteur 12CF Si égal à 0 110 ou supérieur à 16, 12CF erreur de contrôleur	E366 34 02 PSHS E368 8D 36 BSR E36A 25 12 BCS E36C 8D 3B BSR	A \$E3A0 \$E37E \$E3A9	de formatage Retour en début de piste QDD Si erreur, sort Formatage de la piste QDD
E2BC 3D MUL E2BD DD 4C STD <\$ Dispatch sur les routines d	Sinon, force   l'entrelacement des   Secteurs QDD à 4   le calcul de numéro de secteur   Selon que le numéro de	E36E 17 00 C7 LBSR E371 35 02 PULS E373 24 05 BCC E375 4A DECA E376 26 EE BNE	\$E438 A \$E37A \$E366	Vérification du formatage Si vérification ok, sort Si pas dernière tentative, nouvelle tentative
E2C1 81 02 CMPA #\$ E2C3 23 18 BLS \$E E2C5 C6 40 LDB #\$	Detail que le namet de   Detail que le namet	E378 20 04 BRA E378 86 19 LDA E37C 97 4B STA E37E 16 FD 31 LBRA	\$E37E #\$19 <\$4B \$E0B2	Sinon, sort avec erreur   Numéro de piste   25 initialisé   Sort sans erreur
E2CB 81 18 CMPA #\$ E2CD 23 4C BLS \$E	22D3 ou de 20 à 24, 331B calcul de sect. différent 440 Hors champ, sort avec	Initialise le buffer de E381 DE 4F LDU E383 CC 28 FF LDD	FAT <\$4F #\$28FF	Ptr buffer secteur
E2D1 20 CE BRA \$E E2D3 81 08 CMPA #\$ E2D5 23 5F BLS \$E	122A1 erreur de contrôleur 128 Selon que le numéro de 1336 piste va de 3 à 8 ou de 9 à 14	E386 8D 12 BSR E388 CC 02 FE LDD E38B 8D 0D BSR E38D CC 08 FF LDD	\$E39A #\$02FE \$E39A #\$08FF	FAT (40 blocs à \$FF)  Exclut la piste 20  (2 blocs à \$FE)  Initialise la suite de la
E2DB 20 47 BRA \$E E2DD 81 00 CMPA #\$ E2DF 27 12 BEQ \$E	Ou de 15 à 19,   3324	E390 8D 08 BSR E392 CC 4D FE LDD E395 8D 03 BSR E397 CC 01 8C LDD Ecriture du secteur	\$E39A #\$4DFE \$E39A #\$018C	FAT (8 blocs à \$FF) Exclut le reste de la FAT (77 blocs à \$FE) Checksum du secteur de FAT
E2E3 27 07 BEQ \$E Piste 2 E2E5 DC 4C LDD <\$	Calcul de sect. différent   Calcul de sect. différent	E39A E7 CO STB E39C 4A DECA E39D 26 FB BNE E39F 39 RTS	,U+ \$E39A	Pose l'état du bloc de FAT   Pour le nombre de   blocs convenus
E2EA 20 50 BRA \$E Piste 1 E2EC DC 4C LDD <\$	Stocke numéro et sort  Numéro de piste = 1	Retour en début de pist E3AO A6 01 LDA	1,X	Lit le status
E2F1 20 49 BRA \$E Piste 0 E2F3 DC 4C LDD <\$	SO13D   alors Sect=(Sect*4)+317   Stocke numéro et sort   Side   Side	E3A2 85 02 BITA E3A4 26 FA BNE E3A6 16 FE 56 LBRA	#\$02 \$E3A0 \$E1FF	Si pas fin de piste,   boucle Retour en début de piste
E2F9 23 11 BLS \$E E2FB 10 83 00 20 CMPD #\$ E2FF 23 10 BLS \$E	60010   égal à 0 et selon que le 1300   numéro de secteur va de 1 60020   à 4 ou de 5 à 8 1311   ou 10030   de 9 à 12,	Formatage de la piste Q E3A9 34 01 PSHS E3AB 1A 50 ORCC E3AD DE 4F LDU E3AF E6 03 LDB	DD CC #\$50 <\$4F \$03,X	Préserve les interruptions Gel des interruptions Ptr buffer secteur Reset status
E305 23 0F BLS \$E E307 C3 01 50 ADDD #\$ E30A 20 30 BRA \$E E30C C3 01 7D ADDD #\$	calcul de sect. différent   Si piste=0 et 13<=Sect<=16   333C	E3B1 E6 84 LDB E3B3 2A FA BPL E3B5 E6 84 LDB E3B7 2A FC BPL	, X \$E3AF , X \$E3B5	Attente préalable
E311 C3 01 6F ADDD #\$ E314 20 26 BRA \$E E316 C3 01 5E ADDD #\$	alors Sect=(Sect*4)+381   Si piste=0 et 5<=Sect<8   alors Sect=(Sect*4)+367   Si piste=0 et 9<=Sect<=12	E3B9 CC 16 04 LDD E3BC E7 84 STB Formate un secteur E3BE 10 8E 0A EC LDY	#\$1604 ,X #\$0AEC	Initialise   l'écriture MFM   Ecrit l'amorce
E319 20 21 BRA \$# Pistes 20, 21, 22, 23 et 24 E31B 80 14 SUBA #\$ E31D 8D 23 BSR \$\$ E31F 83 00 03 SUBD #\$	alors Sect=(Sect*4)+350	E3C2 8D 5C BSR B3C4 10 8E 00 00 LDY B3C8 31 21 LDAY E3CA 10 9F 4C STY B3CD 86 A5 LDA E3CF 8D 4B BSR	\$E420 #\$0000 \$01,Y <\$4C #\$A5 \$E41C	de piste Initialise numéro de secteur Secteur suivant dans secteur courant Ecrit le marquage d'identificateur
'		-		•

			,	'			
E3D1 96 4C E3D3 8D 47 E3D5 96 4D E3D7 8D 43 E3D9 9B 4C E3DB 8B A5 E3DD 8D 3D E3DF 10 8E 00 0A E3E3 86 16 E3E5 8D 39 E3E7 86 5A E3E9 8D 31 E3EB 10 8E 00 05 E3EF 10 9C 4C E3F2 27 37 E3F4 10 8E 00 80 E3F8 86 FF E3FA 8D 24 E3FC 86 DA E3FE 8D 1C E400 10 8E 00 11 E404 86 16 E406 8D 18 Secteur suivant E408 10 9E 4C E40B 10 8C 01 90 E40F 26 B7 E411 8D 09 E413 E6 01	LDA BSR ADDA BSR LDY LDA BSR LDY LDA BSR LDY CMPY BEQ LDA BSR LDY LDA BSR LDY CMPY BEQ LDA BSR LDA BSR LDY LDA	<pre>&lt;\$4C \$\$41C &lt;\$\$4D \$\$541C &lt;\$\$4D \$\$541C &lt;\$4C #\$A55 \$\$541C #\$000A #\$16 \$\$5420 #\$51A \$\$541C #\$00005 &lt;\$44C \$\$100005 &lt;\$44C \$\$100000 #\$16 \$\$100000 #\$16 \$\$100000 #\$16 \$\$100000 #\$16 \$\$1000000 #\$10000000 #\$1000000000000000</pre>	Ecrit le poids fort du numéro de secteur Ecrit le poids faible du numéro de secteur Met à jour et écrit le checksum d'identificateur Ecrit 10 espaces Ecrit le marquage de secteur Si le secteur courant est le secteur de FAT, écrit le secteur de FAT Sinon, écrit un secteur quelconque Ecrit le checksum de secteur Ecrit 17 espaces  Lit numéro de secteur Si pas dernier secteur, secteur suivant Ecrit un espace Lit status	E494 2A FC E496 E6 03 E498 26 F1 E49A E6 84 E49C 2A FC E49E E6 03 E4A0 E1 C0 E4A2 26 E7 E4A4 4A E4A5 26 F3 Secteur suivant E4A7 35 01 E4A9 10 9E 4C E4AC 10 8C 01 90 E4B0 26 8A E4B2 39 Sortie si erret E4B3 35 01 E4B5 43 E4B6 39  Exécution de to E4B7 34 42 E4B9 CE E0 04 E4BC DF 55 E4BE 96 CD E4C0 48 E4C1 35 42 E4C3 24 03	PULS LDY CMPY BNE RTS IF PULS COMA RTS Oute opér PSHS LDU STU LDA ASLA PULS BCC	U,A #\$E004 <\$55 <\$CD A,U \$E4C8	transmission   Si caractère lu <>0,   erreur de vérification   Attend fin de   transmission   Lit le caractère   Compare avec secteur de FAT     Si erreur, sort   Pour les 128     caractères   Rétablit les interruptions     Lit numéro de secteur     Si pas dernier secteur,     secteur suivant     Rétablit les interruptions     Erreur dans CC     Préserve registres utilisés     Pointeur fonctions standard     dans le jump de programme     Etat périphériques externes     Teste si floppy     Si non, reste en banque 1
E415 C5 02 E417 26 F8	BITB BNE	#\$02 \$E411	Si pas fin de piste, comble	E4C5 7E FF A0 E4C8 7E E0 04	JMP JMP	\$FFA0 \$E004	Fonctions floppy (bnk 0) Fonctions RamDisk-QDD (bnk 1)
E419 16 FD 50 Module d'écritu	LBRA	\$E16C	Sortie sans erreur			,	
E41C 10 8E 00 01	LDY	#\$0001	- Entrée pour écrire 1 mot	****** SY	STEME D'E	EXPLOITATION LOGI	QUE ******
E420 E6 84 E422 2A FC	LDB BPL	,X \$E420	- Entrée pour écrire Y mots Attente signal transmission				
E424 A7 03 E426 31 3F	STA LEAY	\$03,X -\$01,Y	Ecriture du caractère A	Nom de fichier E4CB 53 43 52 41	temporai FCC	re pour la sauve. "SCRATCH DOS"	garde
E428 26 F6	BNE	\$E420	fois	E4CF 54 43 48 20	100	polarion pop	
E42A 39 Ecriture du sec				E4D3 44 4F 53			
E42B DE 4F E42D 4F	LDU CLRA	<\$4F	Ptr buffer secteur Premier caractère à 0	Clôture d'écrif E4D6 D6 F0	ure LDB	<\$F0	Lit code commande
E42E 8D EC E430 81 8C	BSR CMPA	\$E41C #\$8C	Ecrit le caractère   Si fin de FAT,	E4D8 C1 02 E4DA 27 25	CMPB BEO	#\$02 \$E501	Si écrasement demandé, écrit FAT seule
E432 27 CC	BEQ	\$E400	retour au formatage	E4DC OA FO	DEĈ	<\$F0	Passe en sauveg. sans ecr.
E434 A6 C0 E436 20 F6	LDA BRA	,U+ \$E42E	Lit caractère de FAT Sauve caractère de FAT	E4DE BD E5 B2 E4E1 25 31	JSR BCS	\$E5B2 \$E514	Recherche fichier courant Și erreur disque, sort
Vérification du	formata	age ODD		E4E3 5D E4E4 27 05	TSTB BEQ	\$E4EB	Si l'entrée n'existe pas, pas d'effacement
E438 10 8E 00 00 E43C 31 21	LDY	#\$0000	Initialise numéro de secteur	E4E6 17 00 AB E4E9 25 29	LBSR	\$E594	Éffacement du fichier
E43E 10 9F 4C	LEAY STY	\$01,Y <\$4C	Secteur suivant dans secteur courant	E4EB OC FO	BCS INC	\$E514 <\$F0	Si erreur, sort Retour en sauveg avec écrasmt
E441 DE 4F E443 17 FD B9	LDU LBSR	<\$4F \$E1FF	Ptr buffer FAT Teste disponibilité lecteur	E4ED BD E5 B2 E4F0 25 22	JSR BCS	\$E5B2 \$E514	Cherche fichier "SCRATCH.DOS" Si erreur, sort
E446 25 6A Recherche du se	BCS	\$E4B2	Si erreur, sort	E4F2 C6 OA E4F4 9E E7	LDB LDX	#\$0A <\$E7	
E448 34 01	PSHS	CC	Préserve interruptions	E4F6 A6 85	LDA	B,X	Recopie le nom du fichier
E44A 17 FD 34 E44D 25 64	LBSR BCS	\$E181 \$E4B3	Recherche du secteur Si erreur, sort	E4F8 A7 A5 E4FA 5A	STA DECB	В,У	courant à la place de "SCRATCH.DOS"
E44F CC 5A 80 E452 ED 03	LDD STD	#\$5A80 \$03,X	Initialisation de la détection synchronisation	E4FB 2C F9 E4FD 8D 74	BGE BSR	\$E4F6 \$E573	 Ecrit le secteur catalogue
E454 CC 80 18	LDD	#\$8018	Initialise la lecture MFM	E4FF 25 13	BCS	\$E514	Si erreur de disque, sort
E457 E7 84 Recherche de la	STB synchro	,X onisation	+ synchro + séparateur	Sauvegarde de 1 E501 86 02	LA FAT LDA	#\$02	
E459 E6 84 E45B C5 01	LDB BITB	,X #\$01	Lit status   Si pas de synchro,	E503 97 4C E505 C6 14	STA LDB	<\$4C #\$14	Programme la sauvegarde
E45D 27 FA	BEQ	\$E459	boucle	E507 4F	CLRA		de la FAT
E45F E6 03 Vérification du			Reset status	E508 DD 4A E50A 8D 4B	STD BSR	<\$4A \$E557	 Rétablissement de FAT swapée
E461 C6 FF E463 E7 04	LDB STB	#\$FF \$04,X	Initialise en lecture de données	E50C 9F 4F E50E 8D 63	STX BSR	<\$4F \$E573	Sauvegarde   de la FAT
E465 C6 08	LDB	#\$08	Exclut la détection de	E510 25 02	BCS	\$E514	Si erreur de disque, sort
E467 E7 84 E469 10 9E 4C	STB LDY	, X <\$4C	synchronisation Lit numéro de secteur	E512 OF F0 E514 39	CLR RTS	<\$F0	Clôture du fichier effectuée
E46C 10 8C 00 05 E470 27 20	CMPY BEQ	#\$0005 \$E492	Si secteur de FAT, vérification spéciale	Swap d'une FAT	double d	lensité	
E472 E6 84 E474 2A FC	LDB BPL	,X \$E472	Attend fin de transmission	E515 34 07 E517 9E ED	PSHS LDX	B,A,CC <\$ED	   Pointeur
E476 E6 03	LDB	\$03,X	Lit le caractère	E519 30 89 00 80	LEAX	\$80,X	en milieu de FAT
E478 C1 FF E47A 26 OF	CMPB BNE	#\$FF \$E48B	Si pas \$FF,   erreur de vérification	E51D A6 1F E51F E6 88 7F	LDA LDB	-1,X \$7F,X	Echange l'octet précédent avec le 127ème octet
E47C 4A E47D 26 F3	DECA BNE	\$E472	Pour les 128   caractères	E522 A7 88 7F E525 E7 82	STA STB	\$7F,X ,-X	Déplace pointeur à rebours
Vérification de	la vali	idité du checksum		E527 9C ED	CMPX	<\$ED	Fin de FAT ?
E47F E6 84 E481 2A FC	LDB BPL	,X \$E47F	Attend fin de transmission	E529 26 F2 E52B 35 87	BNE PULS	\$E51D CC,A,B,PC	Non, échange suivant
E483 E6 03 E485 6F 84	LDB CLR	\$03,X ,X	Lit le caractère Reset lecteur	Chargement de 1	la FAT		
E487 C1 DA	CMPB	#\$DA	Si checksum correct,	E52D DC ED	LDD	<\$ED	Pointeur sur FAT swapée
E489 27 1C E48B 86 20	BEQ LDA	\$E4A7 #\$20	secteur suivant Code "erreur de vérification"	E52F 0D 25 E531 26 02	TST BNE	<\$25 \$E535	FAT système initialisée ?   Non, initialise avec
E48D 35 01 E48F 16 FE 0F	PULS LBRA	CC \$E2A1	Rétablit les interruptions Sort avec erreur	E533 DD 25 E535 93 25	STD SUBD	<\$25 <\$25	pointeur sur FAT swapée Si la différence entre les
Vérification du	secteur	de FAT		E537 C1 80	CMPB	#\$80	deux est de 128 octets,
E492 E6 84	LDB	, X	Attend fin de	E539 27 03	BEQ	\$E53E	prend le pointeur système

Controleur Interne des 108 et	108D (THMFCT) - Zeme	banque
E53B 9E ED LDX	Récupère le pointeur de début de secteur de FAT et initialise les pointeurs pour charger le secteur de la SEAT et pointeur courant en milieu de FAT	E5D6 27 F1
Rétablissement de la FAT swapée E557 9E ED LDX <\$ED E559 0D 58 TST <\$58 E55B 26 F9 BNE \$E556 E55D 30 88 80 LEAX -\$80,X E560 8D F2 BSR \$E554 E562 20 B1 BRA \$E515	S'il s'agit d'une FAT double densité, repositionne le pointeur de FAT en début de secteur et rétablit la FAT swapée	ESFR 27 02 BEQ \$ESF7 par secteur à 8, sinon à 4.  ESFR 30 1C LEAX -\$04,X å 4.  ESFR 39 RTS    Sortie si fichier introuvable  ESFR 5F CLRB    ESFP 20 1B BRA \$E616    Récupération des paramètres du fichier  ESFB E6 2B LDB \$0B,Y   Si type de fichier non
Chargement du premier secteur de cata E564 86 03 LDA #8013 E566 9E E9 LDX <\$E9 E568 9F 4F STX <\$4F E56A 8D 0D BSR \$E579 E56C 25 E9 BCS \$E557 E56E 39 RTS  Chargement d'un secteur E56F 8D 0F BSR \$E50 E571 20 F9 BRA \$E56C  Routine de sauvegarde d'un secteur	N° du ler secteur catalogue   Pointeur sur buffer   catalogue initialisé   Chargement du secteur   Si erreur, rétablit la FAT   Sort sans erreur   Charge le secteur   Si erreur, rétablit la FAT	E5FD D1 EB
E573 86 08 LDA #\$08 E575 8D 0B BSR \$E582 E577 20 F3 BRA \$E56C	Sauve le   secteur Si erreur, rétablit la FAT	E618 20 96 BRA \$E5B0 Sort sans erreur  Création d'un fichier E61A 10 9E ED LDY <\$ED   Place libre dans E61D 8D 6E BSR \$E68D   dans la FAT ?
E179 97 4C STA	Piste 20 demandée  Piste 20 demandée  Lecture du secteur demandée Type d'opération programmé Initialise ptr buffer secteur Opération disquette standard Code "erreur d'entrée-sortie"	B61F 25 95 BCS \$E5B6 Non, sort avec erreur
Sortie si erreur E58D 8D C8 BSR \$E557 E58F 97 E5 STA <\$E5 E591 43 COMA E592 43 COMA E593 39 RTS	Rétablit la FAT si swapée, stocke erreur système, erreur dans CC et rétablit code d'erreur	BEG3
Effacement du fichier courant E594 A6 2D LDA \$0D,Y E596 97 F6 STA <\$F6 E598 6F A4 CLR Y E59A 8D D7 BSR \$E573 E59C 25 F1 BCS \$E58F E59E 10 9E ED LDY <\$ED E5A1 D6 F6 LDB <\$F6 E5A3 5C INCB E5A4 A6 A5 LDA B,Y E5A6 6F A5 CLR B,Y	Premier bloc du fichier sélectionné Elimine le nom du fichier Ecrit le secteur catalogue Si erreur disque, sort  Efface (met à \$FF) tous les blocs du fichier	E646 17 FE 6E LBSR \$E4B7   Charge secteur suivant
E5A8 6A A5 DEC B,Y E5AA 1F 89 TFR A,B E5AC 81 C0 CMPA #\$C0 E5AE 25 F3 BLO \$E5A3 E5B0 4F CLRA E5B1 39 RTS	courant répertoriés dans la FAT	E6558 26 03         BNE \$865D         est programmée, le fichier           E65A 8E E4 CB         LDX #\$24CB         est nommé "SCRATCH.DOS"           E65D C6 0A         LDB #\$0A         Recopie le           E65F A6 85         LDA B,X         Recopie le           E661 A7 A5         STA B,Y         nom de fichier           E663 5A         DECB         dans le catalogue
Ouverture d'un fichier E5B2 8D B0 BSR \$E564 E5B4 25 D9 BCS \$E58F E5B6 25 D5 BCS \$E58D E5B8 8D 34 BSR \$E5EE E5BA 10 9E E9 LDY \$E7	Charge ler secteur catalogue Si erreur disque, sort Si erreur disque, sort Compteur de noms dans X Init. ptr sur les entrées et sur nom de fichier	B664 2C F9   BGE
ESBF         D6         FO         LDB         \$FO           E5C1         C1         03         CMPB         #\$03           E5C3         26         03         BNE         \$E5C8           E5C5         CE         E4         CB         LDU         #\$E4CB           E5C9         C1         0B         CMPB         #\$0B           E5C8         24         2E         BHS         \$E5FB           E5CD         A6         A5         LDA         B, Y           E5CF         B1         FF         CMPA         #\$FF           E5D1         27         25         BEQ         \$E5F8           E5D3         5C         INCB           E5D4         A1         CO         CMPA         ,U+	Si la sauvegarde avec écrasement est programmée, le fichier recherché s'appelle "SCRATCH.DOS"  Si le nom est trouvé, récupère les paramètres. Si on se trouve en fin de catalogue, sortie du programme. Sinon, compare le nom	Allocation d'un bloc E673 D6 F6 LDB <\$F6 Bloc de départ Recherche chromatique d'un bloc libre dans la FAT (bloc quelconque) E675 C1 50 CMPB #80 Si bloc > à 80, E677 22 0E BHI \$\$E87 ajuste l'offset du bloc E679 5D TSTB E67A 27 11 BEQ \$\$E68D si le bloc 0 est atteint, E67C A6 A5 LDA B,Y Si la place E67C B1 FF CMPA #\$FF est libre, E680 27 2F BEQ \$\$E6B1 sort E682 5A DECB E683 C1 50 CMPB #80 d'office, mais si le bloc

```
E685
       23 F2
                           RT.S
                                    $E679
                                                           est > à 80, rajoute 2 pour
                                                                                                         96 CD
                                                                                                                             T.DA
                                                                                                                                                             Si le RamDisk
                                                                                                  E71E
                                                                                                                                       <$CD
                                                                                                         84 07
27 1E
81 01
      CB 02
C1 A1
20 ED
                                                           établir une incrémentation
E687
                           ADDB
                                    #$02
                                                                                                  E720
                                                                                                                             ANDA
                                                                                                                                      #$07
                                                                                                                                                             n'existe pas,
                                                                                                  E722
E724
                                                                                                                            BEQ
CMPA
E689
                           CMPB
                                     #161
                                                        Au-delà du dernier bloc ?
                                                                                                                                       $E742
                                                                                                                                                              erreur de contrôleur.
E68B
                           BRA
                                                        Boucle pour test
                                                                                                                                                            S'il s'agit
                                    $E67A
                                                                                                                                      #$01
---- Recherche par sy
E68D C6 50
                                  А
                                    'un bloc libre dans la FAT (bloc de départ)
#80 Offset de départ (80)
                                                                                                  E726
                                                                                                         26 OC
96 4B
                                                                                                                             BNE
                                                                                                                                       $E734
                                                                                                                                                            d'un RamDisk de 64 kilos,
                          métrie
                           LDB
                                                                                                  E728
                                                                                                                             LDA
                                                                                                                                       <$4B
                                                                                                                                                            vérifie que le numéro
E68F
       86 05
                           LDA
                                                        Code erreur disque plein
                                                                                                  E72A
                                                                                                                             CMPA
                                                                                                                                       #$14
                                                                                                                                                            de piste
                                                                                                                                                            (20 exclu)
ne dépasse pas
E691 C1 A0
E693 10 22 FE F8
                           CMPR
                                    #160
                                                          Si dernier test.
                                                                                                  E72C
                                                                                                         27 ND
                                                                                                                            BE0
                                                                                                                                       ŠĒ73B
                           LBHI
                                    $E58F
                                                          sort avec erreur
                                                                                                  E72E
                                                                                                         81 OE
                                                                                                                             CMPA
                                                                                                                                      #$0E
                                                           Si la place
est libre,
                                                                                                                                                            14, sinon
contrôleur non prêt.
F697
       A6 A5
                           T.DA
                                                                                                  E730
                                                                                                         23 09
                                                                                                                             RT.S
                                                                                                                                       ŠĒ73B
E699
                           CMPA
                                    #$FF
                                                                                                         20 OE
                                                                                                                             BRA
                                                                                                  E732
       81 FF
                                                                                                                                      $E742
                                                                                                                                                             controleur non pret.

Si RamDisk > à 64 kilos,

vérifie que le numéro de

piste n'est pas hors champ

sinon contrôleur non prêt.
       27 14
34 04
C0 50
50
CB 50
E69B
                           BEQ
                                    ŠE6B1
                                                           sort
                                                                                                  E734
                                                                                                         C6 10
                                                                                                                             LDB
                                                                                                                                      #$10
                                                        Préserve l'offset de bloc
| Calcule la symétrie
E69D
                           DSHS
                                                                                                  E736
                                                                                                         3D
                                                                                                                             MIII.
                                                                                                        D1 4B
23 07
                                    #80
                                                                                                  E737
                                                                                                                             CMPB
E69F
                           SUBB
                                                                                                                                       <$4B
                                                          par rapport au
bloc 80
                                                                                                                                      $E742
$E74B
E6A1
                           NEGE
                                                                                                  E739
                                                                                                                             BLS
                                    #80
                                                                                                         8D 0E
E6A2
                                                                                                                             BSR
                           ADDB
                                                                                                  E73B
                                                                                                                                                          Calcule pointeur sur secteur
E6A4
       A6 A5
                           LDA
                                                           Si la place
                                                                                                  E73D
                                                                                                         8D 27
                                                                                                                             BSR
                                                                                                                                      $E766
                                                                                                                                                          Active la banque requise
       81 FF
27 05
                                    #$FF
                                                           est libre.
E6A6
                           CMPA
                                                                                                  E73F
                                                                                                        OF 4E
                                                                                                                             CLR
                                                                                                                                      <$4E
                                                                                                                                                          Sort sans erreur
                           BEQ
                                    SE6AF
                                                           sort
       35 04
                                                        Restitue l'offset de bloc
E6AA
                           PIILS
                                    Ř
                                                          Place
E6AC
                           INCB
                                                                                                        Erreurs RamDisk
       20 E0
32 61
                                                                                                        86 40
7D
                                                                                                                                      #$40
$7D
FEAD
                           BRA
                                    $F68F
                                                          suivante
                                                                                                  E742
                                                                                                                             T.DA
                                                                                                                                                          Erreur "Contrôleur non prêt"
E6AF
                           LEAS
                                    $01.S
                                                        Rétablit la pile
                                                                                                  E744
                                                                                                                             FCB
                                                                                                                                                       $8610
                                                                                                                                                          Erreur "Lecteur non prêt"
E6B1
       6F A5
                                    B,Y
                                                        Valide la place du bloc
                                                                                                  E745
                                                                                                                             LDA
                                                                                                                                      #$10
E6B3
       5A
D7 F9
                           DECB
                                                          Ajuste et stocke
le numéro de bloc
                                                                                                  E747
                                                                                                         97 4E
                                                                                                                             STA
                                                                                                                                       <$4E
                                                                                                                                                          Fixe l'erreur
                                                                                                  E749
                                                                                                         43
                                                                                                                             COMA
                                                                                                                                                          Erreur dans CC
E6B4
                           STB
                                     <$F9
E6B6
       4F
39
                           CT.RA
                                                        Sort sans erreur
                                                                                                  E74A
                                                                                                        39
                                                                                                                            RTS
E6B7
                           RTS
                                                                                                        Pointeur sur secteur RamDisk
                                                                                                 E74B 96 4C
E74D 5F
      Initialisation pour opération sur un bloc
                                                                                                                            T.DA
                                                                                                                                      <$4C
E6B8
                                                        .
Numéro de bloc courant
                                                                                                                             CLRB
                                                                                                                                                             Ajuste l'offset
E6BA
      4 F
                          CLRA
                                                          Calcule le
                                                                                                  E74E
                                                                                                        4 A
                                                                                                                            DECA
                                                                                                                                                             de secteur
                                                          numéro
                                                                                                  E74F
                                                                                                         1F 03
E6BB
       54
                                                                                                                             TFR
                                                                                                                                      D,U
                           LSRB
E6BC
       DD FR
                           STD
                                    <$FB
                                                          de piste
                                                                                                  E751
                                                                                                         96 4B
                                                                                                                             T.DA
                                                                                                                                      <$4B
#$14
                                                                                                                                                            S'il s'agit de la piste
20, sort immédiatement
       4C
                                                                                                         81 14
                                                                                                                             CMPA
E6BE
                                                           Initialisation du compteur
                                                                                                  E753
                           INCA
       97 F5
24 02
86 09
97 FA
39
                                     <$F5
                                                           de secteur
                                                                                                         27 OE
E6BF
                           STA
                                                                                                  E755
                                                                                                                             BEQ
                                                          Selon la parité du numéro
de bloc, le premier secteur
est le secteur 1 ou 9
                                                                                                                                                             Si la piste est en deçà de
20, n° de piste + 1
                                                                                                  E757
E6C1
                           BCC
                                    SE6C5
                                                                                                         22 01
                                                                                                                             BHI
                                                                                                                                      ŠE75A
                           LDA
                                                                                                  E759
                                                                                                                             INCA
                                                                                                        84 03
27 07
E6C5
E6C7
                          STA
                                                                                                  E75A
E75C
                                                                                                                                      #$03
                                     <$FA
                                                                                                                             ANDA
                                                                                                                                      $E765
                                                                                                                             BE0
                                                                                                                                                            Ajuste
                                                                                                  E75E
                                                                                                         33 C9 10 00
                                                                                                                             LEÃU
                                                                                                                                      $1000.U
                                                                                                                                                            l'offset
                                                                                                                                                            de piste
                                                                                                  E762
                                                                                                        4 A
                                                                                                                             DECA
                                                                                                         26 F9
******* SYSTEME D'EXPLOITATION PHYSIQUE DU RAMDISK **********
                                                                                                  E763
                                                                                                                                      ŠE75E
                                                                                                  E765 39
                                                                                                                            RTS
      Ecriture d'un secteur RamDisk
                                                                                                        Commutation banque RamDisk
E6C8 8D 18
                                                                                                  E766 D6 4B
                                                                                                                                      <$4B
                                                                                                                                                            S'il s'agit de la piste 20,
                           BSR
                                                        Correspondance pour 64 kilos
                                                                                                                             LDB
                                                        Protège la banque initiale
Secteur RamDisk trouvé ?
                                                                                                        C1 14
27 06
E6CA
       34 02
                                                                                                  E768
                                                                                                                             CMPB
                                                                                                                                                            la banque à sélectionner
                           PSHS
                                                                                                                                      #$14
                                    $E715
                                                                                                                                                            est la plus éloignée.
       8D 47
                                                                                                                            BEQ
BHI
                                                                                                                                      $E772
E6CC
                           BSR
                                                                                                  E76A
      25 08
5F
A6 A0
E6CE
                                                                                                  E76C
                                                                                                         22 01
                                                                                                                                                             Sinon, numéro plus 1 si
                           BCS
                                                        Non, sort avec erreur
                                                                                                                                      $E76F
EKDO
                           CT.RR
                                                                                                  E76E
                                                                                                         5C
54
                                                                                                                             TNCB
                                                                                                                                                             inférieur à 20 puis
divise par 4 pour offset
E6D1
                                                                                                  E76F
                                     . Y+
                                                          Ecrit dans
                           LDA
                                                                                                                             LSRB
      A7 C0
5A
                                                          le secteur
E6D3
                           STA
                                                                                                  E770
                                                                                                         54
                                                                                                                             LSRB
                                                                                                                                                             de banque.
                                     , U+
                                                                                                                                      $21
                                                                                                                                                >BRN SE7D2
E6D5
                           DECB
                                                          RamDisk
                                                                                                  E771
                                                                                                         21
                                                                                                                             FCB
E6D6
       26 F9
                                    $E6D1
                                                                                                  E772
                                                                                                         5F
                                                                                                                             CLRB
                                                                                                                                                          Offset pour piste 20
                           BNE
                                                           Rétablit la banque
                                                                                                        D7 6C
                                                                                                                                      <$60
E6D8
       35 02
                           PIII.S
                                                                                                  E773
                                                                                                                             STR
       B7 E7 E6
                                    $E7E6
                                                                                                  E775
                                                                                                         96 CD
                                                                                                                             LDA
E6DA
                           STA
                                                           initiale
                                                                                                                                       <$CD
                                                                                                        85 10
27 03
E6DD
       DC 55
                           LDD
                                     <$55
                                                          Rétablit le numéro
                                                                                                  E777
                                                                                                                             BITA
                                                                                                                                      #$10
                                                                                                                                                            numéro de
       DD 4A
                                                                                                                                      SE77E
                                                                                                                                                            banque maximum
                                    <$4A
                                                                                                  E779
E6DF
                           STD
                                                          de piste
                                                                                                                             BEO
       39
                                                                                                         86 1F
                                                                                                                             LDÃ
                                                                                                                                      #$1F
                                                                                                                                                             - 31 ($1F) avec extension,
                                                                                                                                                >TST $860F
                                                                                                  E77D
                                                                                                         7D
                                                                                                                             FCB
                                                                                                                                       $7D
      Correspondance des pistes pour RamDisk de 64 kilooctets
                                                                                                         86 OF
                                                                                                                             LDA
                                                                                                                                       #$0F
                                                                                                                                                            15 ($0F) sans extension.
E6E2
      DC 4A
DD 55
                          LDD
                                    <$4A
                                                          Protection du registre
                                                                                                  E780
                                                                                                        90 6C
8A 60
                                                                                                                             SUBA
                                                                                                                                       <$6C
                                                                                                                                                             Soustrait l'offset de banque, autorise écriture
                           STD
                                                          de piste
                                                                                                                             ORA
                                                                                                                                       #$60
E6E4
                                                                                                  E782
       C1 14
27 15
                                                          Si piste 20, sort
immédiatement
E6E6
                           CMPB
                                    #$14
                                                                                                  E784
                                                                                                        B7 E7 E6
                                                                                                                             STA
                                                                                                                                      SE7E6
                                                                                                                                                             et commute la banque.
                                    $E6FF
                                                                                                  E787 39
E6E8
                           BE0
                                                                                                                             RTS
E6EA
       96 CD
                           LDÃ
                                     <$CD
                                                                                                        Formatage du RamDisk
E6EC
       84 07
                          ANDA
                                    #$07
                                                          Si la capacité
                                                                                                  E788 D6 CD
E78A C4 07
E78C 27 B4
E6EE
       81 01
                           CMPA
                                                          du RamDisk
                                                                                                                                                          Lit état périphériques
                                    #$01
                                                                                                                            LDB
                                                                                                                                       <$CD
                                                          est de 64 kilooctets,
il est
       26 OD
C1 25
                                                                                                                            ANDB
BEQ
                                                                                                                                      #$07
$E742
                                                                                                                                                           Si pas de RamDisk, erreur
"contrôleur non prêt"
E6F0
                           BNE
                                     SE6FF
E6F2
                           CMPB
                                    #$25
E6F4
      27 09
C0 10
                                     SE6FF
                                                          nécessaire
                                                                                                  E78E
                                                                                                        B6 E7 E6
34 02
                                                                                                                             LDÃ
                                                                                                                                      $E7E6
                                                                                                                                                             Protège la banque
                           BEQ
                                                          de retirer 16 au numéro
E6F6
                           SUBB
                                    #$10
                                                                                                  E791
                                                                                                                             PSHS
                                                                                                                                                             courante
                                                          de piste et si la piste
est au-delà de la piste
20, lui retirer 1.
       C1 03
23 01
                                                                                                                                       <$CD
                                                                                                                                                            Selon la présence ou
E6F8
                           CMPB
                                                                                                  E793
                                                                                                         96 CD
                                                                                                                             LDA
                                                                                                                                      #$10
                                                                                                                                                            l'absence de
l'extension mémoire,
E6FA
                           BLS
                                    $E6FD
                                                                                                  E795
                                                                                                         85 10
                                                                                                                             BITA
E6FC
       5A
                           DECE
                                                                                                  E797
                                                                                                         27 03
                                                                                                                             BEQ
                                                                                                                                      $E79C
       D7 4B
                          STB
                                                        Stocke le nouveau numéro
                                                                                                                            LDA
FCB
E6FD
                                     <$4₽
                                                                                                  E799
                                                                                                         86 7F
                                                                                                                                      #$7F
                                                                                                                                                            active en écriture
       B6 E7 E6
E6FF
                                                        Numéro banque initiale dans A
                                                                                                                                                >TST $866F
                           LDA
                                    $E7E6
                                                                                                  E79B
                                                                                                         7D
                                                                                                                                      $7D
                                                                                                  E79C
       39
                           RTS
                                                                                                         86 6F
                                                                                                                             LDA
                                                                                                                                      #$6F
                                                                                                                                                            la banque de numéro
                                                                                                        B7 E7 E6
                                                                                                                                      SE7E6
                                                                                                  E79E
                                                                                                                             STA
                                                                                                                                                            maximum
                                                                                                         10 9E 76
                                                                                                                                                          Pointe sur piste 20 ($0000)
      Lecture d'un secteur RamDisk
                                                                                                  E7A1
                                                                                                                             LDY
                                                                                                                                       <$76
                                                        Correspondance pour 64 kilos
Protège la banque initiale
Secteur RamDisk trouvé ?
E703
E705
      8D DD
34 02
                                                                                                  E7A4
E7A7
                                                                                                        8E FF 2D
7E F3 41
                                                                                                                            LDX
                                                                                                                                                          Nom de baptême du RamDisk
Initialise la piste 20
                           BSR
                                    $E6E2
                                                                                                                                      #SFF2D
                           PSHS
                                                                                                                                      $F341
                                    $E715
       8D 0C
25 CD
5F
E707
                           BSR
E709
                           BCS
                                    $E6D8
                                                        Non, sort avec erreur
                           CLRB
E70B
      Ã6 CO
                                                          Lit les 256
E70C
                          LDA
                                     . IJ+
       A7 A0
E70E
                           STA
                                    , Y+
                                                          octets du
                                                                                                         Les programmes suivants sont cités à titre d'information.
E710
       5A
26 F9
                           DECB
                                                          secteur RamDisk
                                                                                                                   Ils ne font pas partie de la ROM disque.
E711
                                    $E70C
                           BNE
E713 20 C3
                                                        Sortie sans erreur
                                    $E6D8
                                                                                                  ******* SYSTEME D'EXPLOITATION PHYSIQUE DU RAMDISK (SUITE) *********
      Positionnement sur secteur
E715
E718
      10 9E 4F
10 8C 40 00
25 27
                          LDY
CMPY
                                     <$4F
                                                          Si le buffer de secteur
                                    #$4000
                                                          se trouve en mémoire basse,
                           BLO
                                    $E745
                                                          erreur de lecteur.
                                                                                                        Formatage du RamDisk (suite)
```

Initialisation du secteur de		FFOB 86 FE	LDA	#\$FE	Valeur à \$FE
F341 A6 80 LDA ,X+		FF0D A7 80	STA	, X+	
F343 A7 A0 STA ,Y+		FF0F 8C 02 00	CMPX	#\$0200	Remplit le secteur de FAT
F345 10 8C 00 08 CMPY #\$0		FF12 26 F9	BNE	\$FF0D	
F349 26 F6 BNE \$F3		FF14 4C	INCA		Valeur à \$FF
F34B 6F A0 CLR ,Y+		FF15 8E 01 21	LDX	#\$0121	Ptr sur bloc 32
F34D 10 8C 01 00 CMPY #\$0		FF18 A7 80	STA	, X+	
F351 26 F8 BNE \$F3		FF1A 8C 01 41	CMPX	#\$0141	Remplit jusqu'au bloc 64
Initialise la piste catalogu		FF1D 26 F9	BNE	\$FF18	
F353 86 FF LDA #\$F	F Valeur pour initialisation		alisation	n de la FAT pour	tout RamDisk
F355 A7 A0 STA ,Y+		FF1F 8E FE FE	LDX	#\$FEFE	Réserve la piste
F357 10 8C 10 00 CMPY #\$1	000   Comble jusqu'à la fin	FF22 BF 01 29	STX	\$0129	du catalogue
F35B 26 F8 BNE \$F3	55	FF25 35 02	PULS	A	Rétablit la banque
F35D 86 10 LDA #\$1	O Calcule nombre de pistes	FF27 B7 E7 E6	STA	\$E7E6	cartouche
F35F 3D MUL	du RamDisk dans B	FF2A OF 4E	CLR	<\$4E	Sort sans erreur
Initialisation du secteur de	FAT	FF2C 39	RTS		
F360 10 8E 01 00 LDY #\$0	100 Ptr secteur de FAT				ı
F364 6F AO CLR ,Y+		Nom de baptême o	du RamDis	sk	
F366 86 FF LDA #\$F		FF2D 52 61 6D 20 44		"Ram Disk"	
F368 8E FF FF LDX #\$F		FF32 69 73 6B			
F36B AF A1 STX ,Y+					
F36D 80 02 SUBA #\$0					
F36F 5A DECB	Pour toutes les				
F370 26 F9 BNE \$F3					
F372 C6 FE LDB #\$F.		Exécution d'un a	orogramme	dans l'autre p	age ROM du moniteur
F374 E7 A0 STB ,Y+		FFA0 34 03	PSHS	A,CC	Protège le CC
F376 4A DECA	Comble le reste de FAT	FFA2 1A 50	ORCC	#\$50	Gel des interruptions
F377 26 FB BNE \$F3		FFA4 B6 E7 C3	LDA	SE7C3	
F379 96 CD LDA <\$C		FFA7 8A 10	ORA	#\$10	Passe dans l'autre page ROM
F37B 7E FF 02 JMP \$FF		FFA9 B7 E7 C3	STA	\$E7C3	rubbe danb r datre page non
1375 75 11 02 011 911	oz concrue le formacaye	FFAC 35 03	PULS	CC,A	Rétablit les registres
		FFAE AD 9F 60 55	JSR	[\$6055]	Exécute le programme
		FFB2 34 03	PSHS	A,CC	Protège le CC
Teste si RamDisk de 64 kiloo	ctets demandé	FFB4 1A 50	ORCC	#\$50	Gel des interruptions
FF02 84 07 ANDA #\$0		FFB6 B6 E7 C3	LDA	SE7C3	
FF04 81 01 CMPA #\$0		FFB9 8A 10	ORA	#\$10	Revient en ROM initiale
FF06 26 17 BNE SFF		FFBB B7 E7 C3	STA	\$E7C3	MCATCHE OH NOW THICHAILE
	RamDisk de 64 kilooctets demandé	FFBE 35 83	PULS	CC,A,PC	1
FF08 8E 01 01 LDX #\$0		1122 33 03	1000	00/11/10	I
1100 0E 01 01	IOI DUI UCDUC UC INI	1			

Identificateur de RomDisk (IDDISK)		E0A8 DD 4B	STD <\$4B	et DKSEC
E000 4D FCC "M" E001 4B FCC "K"	Contrôleur Thomson Fat 80 octets	EOAA 8D 39 EOAC 35 02	BSR \$E0E5 PULS A	Éteint le lecteur Dépile le CC
E002 43 FCC "C" E003 30 FCB \$30	Simple densité Checksum de l'identificateur	EOAE 1E 8A EOBO 44	EXG A,CC LSRA	Restaure le CC Bit d'erreur dans CC
·		EOB1 35 FE	PULS A,B,DP,X,Y,U,F	
Indirections standard sur les opérations	Fonctions standard QDD/RAM		des registres disque	I = 1.1 at
E007 16 00 1E LBRA \$E028 E00A 16 02 AA LBRA \$E2B7	Lancement du boot QDD Formatage QDD/RAM	E0B3 86 60 E0B5 1F 8B	LDA #\$60 TFR A,DP	Initialise   le DP
Indirections standard sur les opérations EOOD 16 04 8D LBRA \$E49D	s logiques Chargement de la FAT	E0B7 8E E7 D0 E0BA 0F 4E	LDX #\$E7D0 CLR <\$4E	Ptr sur registres disques Efface code d'erreur
E010 16 05 0F LBRA \$E522 E013 16 04 EE LBRA \$E504	Ouverture d'un fichier Effacement d'un fichier	EOBC 6F 84 EOBE 86 CE	CLR ,X LDA #\$CE	Reset lecteur   Séparateur de donnée
E016 16 04 CA LBRA \$E4E3 E019 16 05 6E LBRA \$E58A	Ecriture d'un secteur Création d'un fichier	EOCO A7 07 EOC2 86 FF	STA \$07,X LDA #\$FF	avec compteur de \$4E
E01C 16 05 C4 LBRA \$E5E3	Allocation d'un bloc	E0C4 A7 04	STA \$04,X	Programme le mode données le mode "donnée"
E01F 16 06 06 LBRA \$E628 E022 16 04 21 LBRA \$E446	Initialise opération sur bloc Clôture d'écriture	E0C6 6F 01 E0C8 39	CLR \$01,X RTS	Pas de précompensation
Indirections standard sur les opérations E025 16 00 43 LBRA \$E06B	s physiques Fonctions standard QDD/RAM	Sélectionne le	lecteur QDD	
		E0C9 D6 49 E0CB C5 FD	LDB <\$49 BITB #\$FD	Lit numéro de lecteur   Si ni drive 0 ni drive 2,
************ SYSTEME D'EXPLOITATION PHYS	IQUE DU QDD **********	EOCD 26 11 EOCF CE EO EA	BNE \$E0E0 LDU #\$E0EA	erreur "lecteur non prêt" Ptr table bits lecteurs
Langement de heet ODD		E0D2 A6 C5	LDA B,U	Lit bits de lecteur
Lancement du boot QDD E028 17 00 88 LBSR \$E0B3	Initialisation registres	EOD6 97 57	STA \$02,X STA <\$57	Initialise registre disque Initialise registre système
E02B OF 49 CLR <\$49 E02D 17 00 99 LBSR \$E0C9	Lecteur 0 demandé Sélectionne le lecteur	E0D8 E6 01 E0DA C5 40	LDB \$01,X BITB #\$40	Lit status   Si disquette absente,
E030 17 00 CC LBSR \$E0FF E033 25 30 BCS \$E065	Initialise en simple densité Si erreur, sort.	EODC 26 02 EODE 4F	BNE \$E0E0 CLRA	erreur "lecteur non prêt" Pas d'erreur dans CC
E035 CC 00 44 LDD #\$0044 E038 DD 4C STD <\$4C	Secteur 68 (Boot QDD) sélectionné	EODF 39	RTS	
E03A CE 62 00 LDU #\$6200 E03D DF 4F STU <\$4F	Ptr buffer secteur sélectionné	Fixe l'erreur o	de lecteur LDA #\$10	Erreur "Lecteur non prêt"
E03F 17 01 F7 LBSR \$E239	Lit le secteur QDD Ptr buffer secteur	E0E2 16 01 BA	LBRA \$E29F	Fixe l'erreur
E044 25 1F BCS \$E065	Si erreur, sort	Extinction du m		I mark and a second
E046 17 00 9C LBSR \$E0E5 E049 10 8E 62 7F LDY #\$627F	Eteint le lecteur   Limite du décodage	E0E5 86 00 E0E7 A7 02	LDA #\$00 STA \$02,X	Extinction du moteur QDD
E04D 34 20 PSHS Y E04F 86 55 LDA #\$55	en pile Checksum de départ	E0E9 39	RTS	
E051 6A C4 DEC ,U E053 63 C4 COM ,U	Décode les données	Table des bits EOEA 01	de lecteurs FCB \$01	Lecteur 0
E055 AB CO ADDA ,U+ E057 11 A3 E4 CMPU ,S	Calcule le checksum   Si pas fin du décodage,	E0EB 00 E0EC 02	FCB \$00 FCB \$02	Lecteur 1 (inusité) Lecteur 2
E05A 26 F5 BNE \$E051	boucle	EOED 00	FCB \$00	Lecteur 3 (inusité)
E05E A1 C4 CMPA ,U	Rétablit la pile   Si checksum incorrect,		l'opération QDD	n 1 1
E060 26 03 BNE \$E065 E062 7E 62 00 JMP \$6200	lance l'application Sinon, exécute le boot	E0EE 96 48 E0F0 85 01	LDA <\$48 BITA #\$01	Fonction demandée   Si reset du contrôleur
Sortie si erreur de boot E065 OF 80 CLR <\$80	Flag "contrôleur absent"	E0F2 26 0B E0F4 85 08	BNE \$E0FF BITA #\$08	demandé, traite   Si écriture d'un secteur
E067 6E 9F 00 1E JMP [\$001E]	Lance l'application à froid	E0F6 26 12 E0F8 85 02	BNE \$E10A BITA #\$02	demandée, traite   Si lecture d'un secteur
Opérations standard avec numéro de sector E06B 34 7F PSHS U,Y,X,DP,B,A,Co		E0FA 10 26 01 33 E0FE 39	LBNE \$E231 RTS	demandée, traite
E06D 86 FF LDA #\$FF E06F B7 60 4A STA \$604A	Flag pour opérations   QDD avec secteur réel		du contrôleur ODD	l
E072 20 05 BRA \$E079	Lance l'opération	E0FF 86 43 E101 97 4E	LDA #'C STA <\$4E	"C" pour simple densité dans registre d'état
Opérations standard avec numéro de sect		E103 86 FF	LDA #\$FF	Simple densité
	Flag de secteur interprété	E105 97 58 E107 6F 84	STA <\$58 CLR ,X	initialisée Reset lecteur
E079 8D 38 BSR \$E0B3 E07B 96 49 LDA <\$49	Initialise registres DP et X Lit le numéro de lecteur	E109 39	RTS	
E07D 81 04 CMPA #\$04 E07F 26 1B BNE \$E09C	Si pas lecteur RamDisk, opérations QDD	Ecriture d'un s E10A 96 4A	secteur QDD LDA <\$4A	Lit flag de secteur réel
Traite la lecture du secteur RamDisk E081 96 48 LDA <\$48	Lit la commande	E10C 26 05 E10E 17 01 A0	BNE \$E113 LBSR \$E2B1	Si réel, passe Recherche correspondance
E083 85 02 BITA #\$02 E085 27 05 BEQ \$E08C	Si pas lecture secteur	E111 25 59 E113 17 00 5B	BCS \$E16C LBSR \$E171	Si erreur, sort Teste protection en écriture
E087 BD E6 73 JSR \$E673 E08A 20 20 BRA \$E0AC	Lit le secteur RamDisk	E116 25 54 E118 17 00 E1	BCS \$E16C LBSR \$E1FC	Si disque protégé, sort Teste disponibilité lecteur
Traite l'écriture du secteur RamDisk	Sort du programme	E11B 25 4F	BCS \$E16C	Si erreur, sort
E08C 85 08 BITA #\$08 E08E 27 05 BEQ \$E095	Si pas écriture secteur, sort avec erreur	E11D 34 01 E11F 8D 5C	PSHS CC BSR \$E17D	Préserve les interruptions Recherche du secteur demandé
E090 BD E6 38	Écrit le secteur RamDisk Sort du programme	E121 25 4A E123 C6 FF	BCS \$E16D LDB #\$FF	Si erreur, sort   Initialise en
Erreur si contrôleur non prêt E095 86 40 LDA #\$40	"Contrôleur non prêt"	E125 E7 04 E127 86 03	STB \$04,X LDA #\$03	mode données 3 caractères à écrire
E097 97 4E STA <\$4E E099 43 COMA	dans registre d'erreur Erreur dans CC	E129 C6 04 E12B E7 84	LDB #\$04 STB ,X	Initialise en écriture MFM
E09A 20 10 BRA \$E0AC	Sort avec erreur	Ecriture de 3 e	espaces	Attend fin de
E09C DC 4B LDD <\$4B	Protection de	E12F 2A FC	BPL \$E12D	transmission
E09E 34 06 PSHS B,A E0A0 8D 27 BSR \$E0C9	DKTRK et DKSEC Test disponibilité lecteur	E131 C6 16 E133 E7 03	LDB #\$16 STB \$03,X	Valeur pour un espace Ecrit le caractère
E0A2 25 02 BCS \$E0A6 E0A4 8D 48 BSR \$E0EE	Si erreur, sort Exécute l'opération	E135 4A E136 26 F5	DECA BNE \$E12D	Pour les 3 caractères
Sortie du programme EOA6 35 06 PULS A,B	Restaure DKTRK	Ecriture de l': E138 E6 84	identificateur de données LDB ,X	Attend fin de
,	•	•	•	

Controled into	JITIC U	u 1071 (111	ivii 01) Zeme banque				
E13A 2A FC	BPL	\$E138	transmission	E1D3 E6 84	LDB	, X	Attend fin de
E13C C6 5A E13E E7 03	LDB STB	#\$5A \$03,X	Ecrit le marquage d'identificateur	E1D5 2A FC E1D7 E6 03	BPL LDB	\$E1D3 \$03,X	transmission Lit le caractère
E140 D7 4A Ecriture des do	STB	<\$4A	Initialise le checksum	E1D9 D1 4A E1DB 26 AA	CMPB BNE	<\$4A \$E187	Si checksum incorrect, secteur suivant
E142 86 80	LDA	#\$80	128 caractères à écrire	E1DD 6F 84	CLR	, X	Reset lecteur
E144 E6 84 E146 2A FC	LDB BPL	,X \$E144	Attend fin de transmission	E1DF 39 Sortie si erreu	RTS r		
E148 E6 C0	LDB	, U+	Ecrit un caractère	E1E0 4D	TSTA	å=1=0	Si dernière tentative,
E14A E7 03 E14C DB 4A	STB ADDB	\$03,X <\$4A	du secteur   Mise à jour	E1E1 27 05 E1E3 4A	BEQ DECA	\$E1E8	erreur de secteur Non, tentative suivante
E14E D7 4A E150 4A	STB DECA	<\$4A	du checksum Pour les 128	E1E4 8D 16 E1E6 20 AB	BSR BRA	\$E1FC \$E193	Réactive le lecteur Lit à nouveau la piste
E151 26 F1	BNE	\$E144	caractères			,	nic a nouveau ia pisce
Ecriture du che E153 E6 84	cksum de: LDB	données ,X	Attend fin de	Fixe l'erreur d E1E8 86 04	e secteu: LDA	r #\$04	Code "Erreur de secteur"
E155 2A FC	BPL	\$E153	transmission	E1EA 16 00 B2	LBRA	\$E29F	Fixe l'erreur
E157 D6 4A E159 E7 03	LDB STB	<\$4A \$03,X	Ecrit le checksum de secteur	Temporisation d	e 110ms		
Clôture de l'éc E15B E6 84	riture dı LDB	ı secteur QDD ,X	Attend fin de	E1ED 10 8E 35 B6 E1F1 20 04	LDY BRA	#\$35B6 \$E1F7	Valeur de temporisation Effectue la boucle
E15D 2A FC	BPL	\$E15B	transmission	Temporisation d	e 160ms		
E15F C6 16 E161 E7 03	LDB STB	#\$16 \$03,X	Ecrit un espace	E1F3 10 8E 4E 20 E1F7 31 3F	LDY LEAY	#\$4E20 -\$01,Y	Valeur de temporisation   Boucle pour
Sortie du progr E163 E6 84	amme LDB		Attend fin de	E1F9 26 FC E1FB 39	BNE RTS	\$E1F7	temporisation
E165 2A FC	BPL	,X \$E163	transmission				I
E167 6F 84 E169 35 01	CLR PULS	, X CC	Rétablit les interruptions Reset lecteur/pas d'erreur	Lance le moteur E1FC 8D 0A	QDD BSR	\$E208	Teste disponibilité lecteur
E16B 5F	CLRB		Sortie avec ou sans erreur	E1FE 25 07	BCS	\$E207	Si erreur, sort
E16C 39 Sortie si erreu	RTS r			E200 81 12 E202 27 02	CMPA BEQ	#\$12 \$E206	Teste disponibilité immédiate Si oui, sort
E16D 35 01 E16F 43	PULS COMA	CC	Restaure les interruptions Erreur dans CC	E204 8D E7 E206 4F	BSR CLRA	\$E1ED	Si non, temporisation Pas d'erreur dans CC
E170 39	RTS		dans cc	E207 39	RTS		
Test de protect	ion en éc	criture		Lance le lecteu	r QDD		
E171 A6 01 E173 85 04	LDA BITA	\$01,X #\$04	Lit status   Si disquette protégée,	E208 86 12 E20A D6 57	LDA LDB	#\$12 <\$57	Poids fort compteur d'essais
E175 26 02	BNE	\$E179	sort avec erreur	E20C CA 40	ORB	#\$40	moteur du
E177 4F E178 39	CLRA RTS		Pas d'erreur dans CC	E20E E7 02 E210 E6 01	STB LDB	\$02,X \$01,X	lecteur courant   Si le lecteur est
Fixe l'erreur d	lo protosi	tion diamotto	'	E212 C5 02 E214 26 15	BITB BNE	#\$02 \$E22B	est déjà disponible, sort immédiatement
E179 86 01	LDA	#\$01	Code "disquette protégée"	Teste la dispon	ibilité (		SOIC IMMEDIACEMENT
E17B 20 6D	BRA	\$E1EA	Fixe l'erreur	E216 4A E217 10 27 FE C5	DECA LBEQ	\$E0E0	Si fin du décomptage,
Recherche du se			Dhu huffan araham	E21B 10 8E 6C 80	LDY	#\$6C80	(8 longues secondes!),
E17D DE 4F E17F 86 02	LDU LDA	<\$4F #\$02	Ptr buffer secteur 2 tentatives de recherche	E21F 31 3F E221 27 F3	LEAY BEQ	-\$01,Y \$E216	erreur de lecteur
E181 1A 50 E183 C6 E0	ORCC LDB	#\$50 #\$E0	Gel des interruptions   Mode avec	E223 E6 01 E225 C5 02	LDB BITB	\$01,X #\$02	Lit status   Si lecteur pas disponible,
E185 E7 04	STB	\$04,X	synchronisation	E227 27 F6	BEQ	\$E21F	décomptage suivant
Recherche de la E187 C6 16	synchron LDB	nisation #\$16	Initialisation avec la	Sortie du progr E229 8D C8	amme BSR	\$E1F3	Temporisation
E189 E7 03 E18B C6 18	STB LDB	\$03,X #\$18	donnée courante recherchée   Initialise en lecture MFM	E22B D6 57 E22D E7 02	LDB STB	<\$57 \$02,X	Active le moteur QDD
E18D E7 84	STB	, X	+ synchro + séparateur	E22F 5F	CLRB	V02/K	Pas d'erreur dans CC
E18F C1 16 E191 27 OE	CMPB BEQ	#\$16 \$E1A1	Lecture d'un espace ? Oui, tente de lire marquage	E230 39	RTS		
E193 E6 01	LDB	\$01,X	Liste status	Lecture d'un se			Tit flow do mostour miol
E197 27 47	BITB BEQ	#\$02 \$E1E0	Si fin de piste, nouvelle tentative	E231 96 4A E233 26 04	LDA BNE	<\$4A \$E239	Lit flag de secteur réel Si secteur réel, passe
E199 E6 84 E19B C5 01	LDB BITB	,X #\$01	Lit status   Si pas synchronisation,	E235 8D 7A E237 25 71	BSR BCS	\$E2B1 \$E2AA	Recherche correspondance Și erreur, sort
E19D 27 F4	BEQ	\$E193	boucle	E239 86 02	LDA	#\$02	2 tentatives
E19F E6 03 E1A1 E6 01	LDB LDB	\$03,X \$01,X	Vide buffer data Lit status disque	E23B 34 02 E23D 8D BD	PSHS BSR	A \$E1FC	de lecture Lance le lecteur
E1A3 C5 02 E1A5 27 39	BITB BEO	#\$02 \$E1E0	Si fin de piste, nouvelle tentative	E23F 25 67 E241 34 01	BCS PSHS	\$E2A8 CC	Si erreur, sort Préserve les interruptions
Recherche du ma	rquaĝe de	e İ'identificatev	ır'	E243 17 FF 37	LBSR	\$E17D	Recherche du secteur QDD
E1A7 E6 84 E1A9 2A F6	LDB BPL	,X \$E1A1	Attend fin de transmission	E246 25 5D Passage préalab	BCS le de 3	\$E2A5 octets	Si erreur, sort
E1AB E6 03 E1AD C1 A5	LDB CMPB	\$03,X #\$A5	Lit le caractère   Si pas marquage,	E248 86 03 E24A E6 84	LDA LDB	#\$03 ,X	3 caractères à passer   Attend fin de
E1AF 26 DE	BNE	\$E18F	teste synchro suivante	E24C 2A FC	BPL	\$E24A	transmission
E1B1 D7 4A E1B3 C6 08	STB LDB	<\$4A #\$08	Initialise le checksum   Exclut la détection	E24E E6 03 E250 4A	LDB DECA	\$03,X	Lit caractère à perte   Pour les 3
E1B5 E7 84	STB	, X	de synchronisation	E251 26 F7	BNE	\$E24A	caractères
Repérage du poi E1B7 E6 84	LDB	,X	eur   Attend fin de	Recherche la sy E253 86 80	LDA	#\$80	128 caractères pour secteur
E1B9 2A FC E1BB E6 03	BPL LDB	\$E1B7 \$03,X	transmission Lit le caractère	E255 C6 18 E257 E7 84	LDB STB	#\$18 ,X	Initialise la lecture MFM + synchro + séparateur
E1BD D1 4C	CMPB	<\$4C	Si pas secteur attendu,	E259 10 8E 03 00	LDY	#\$0300	Compteur pour détection
E1BF 26 C6 E1C1 DB 4A	BNE ADDB	\$E187 <\$4A	secteur suivant   Met à jour	E25D 31 3F E25F 27 4A	LEAY BEQ	-\$01,Y \$E2AB	Si fin de décomptage, erreur de piste
E1C3 D7 4A	STB	<\$4A	le checksum	E261 E6 84	LDB	, X	Si synchronisation
Repérage du poi E1C5 E6 84	LDB	, X	Attend fin de	E263 C5 01 E265 27 F6	BITB BEQ	#\$01 \$E25D	non détectée, synchro suivante
E1C7 2A FC E1C9 E6 03	BPL LDB	\$E1C5 \$03,X	transmission Lit le caractère	E267 E6 03 Recherche le ma	LDB rowage d	\$03,X 'identificateur	Reset status
E1CB D1 4D	CMPB	<\$4D	Si pas secteur attendu,	E269 31 3F	LEAY	-\$01,Y	Si fin de décomptage,
E1CD 26 B8 E1CF DB 4A	BNE ADDB	\$E187 <\$4A	secteur suivant   Met à jour	E26B 27 3E E26D E6 84	BEQ LDB	\$E2AB ,X	erreur de piste Attend fin de
E1D1 D7 4A Test de la vali	STB	<\$4A	le checksum	E26F 2A F8 E271 E6 03	BPL LDB	\$E269 \$03,X	transmission Lit le caractère
icac de la Vall	arce uu (	SIICONDUIII		1211 10 UJ	מענו	γυ, τ.	DIO IC CUIUCCCIC

Controled Interne du 109	+ (ThiwrCT) - Zeille banque		
E273 C1 5A CMPB #\$5A	Si pas marquage	I	
E275 26 F2 BNE \$E269	identificateur, boucle	Formatage de la piste QDD	
E277 D7 4A STB <\$4A E279 C6 08 LDB #\$08	Met à jour le checksum   Exclut la détection de	E317 34 01 PSHS CC E319 1A 50 ORCC #\$50	Préserve les interruptions Gel des interruptions
E27B E7 84 STB ,X	la synchronisation	E31B DE 4F LDU <\$4F	Ptr buffer secteur
Lecture du secteur QDD E27D E6 84 LDB ,X	Attend fin de	E31D E6 03 LDB \$03,X E31F E6 84 LDB ,X	Reset status
E27F 2A FC BPL \$E27D	transmission,	E321 2A FA BPL \$E31D	Attente
E281 E6 03 LDB \$03,X E283 E7 C0 STB ,U+	Charge le caractère Ecrit le caractère	E323 E6 84 LDB ,X E325 2A FC BPL \$E323	préalable
E285 DB 4A ADDB <\$4A	Met à jour le	E327 C6 04 LDB #\$04	Initialise
E287 D7 4A STB <\$4A	checksum secteur	E329 E7 84 STB ,X	l'écriture MFM
E289 4A DECA E28A 26 F1 BNE \$E27D	Pour les 128   caractères	Formate un secteur E32B 10 8E 0A EC LDY #\$0AEC	
Test de validité du checksum		E32F 86 16 LDA #\$16	Ecrit l'amorce
E28C E6 84 LDB ,X E28E 2A FC BPL \$E28C	Attend fin de transmission	E331 8D 5E BSR \$E391 E333 10 8E 00 00 LDY #\$0000	de piste Initialise numéro de secteur
E290 E6 03 LDB \$03,X	Lit le caractère	E337 31 21 LEAY \$01,Y	Secteur suivant
E292 35 03 PULS CC,A E294 6F 84 CLR ,X	Rétablit les interruptions Reset lecteur	E339 10 9F 4C STY <\$4C E33C 86 A5 LDA #\$A5	dans secteur courant Ecrit le marquage
E296 D1 4A CMPB <\$4A	Si checksum correct,	E33E 8D 4D BSR \$E38D	d'identificateur
E298 27 10 BEQ \$E2AA E29A 4A DECA	sort sans erreur   Nouvelle tentative	E340 96 4C LDA <\$4C E342 8D 49 BSR \$E38D	Ecrit le poids fort du numéro de secteur
E29B 26 9E BNE \$E23B	de lecture	E344 96 4D LDA <\$4D	Ecrit le poids faible
E29D 86 08 LDA #\$08 E29F 97 4E STA <\$4E	Fixe l'erreur sur les données	E346 8D 45 BSR \$E38D E348 9B 4C ADDA <\$4C	du numéro de secteur
E2A1 6F 84 CLR ,X	Reset du lecteur	E34A 8B A5 ADDA #\$A5	Met à jour et   écrit le checksum
E2A3 43 COMA	Erreur dans CC	E34C 8D 3F BSR \$E38D	d'identificateur
E2A4 39 RTS Sortie si secteur non trouvé	I	E34E 10 8E 00 0A LDY #\$000A E352 86 16 LDA #\$16	Ecrit
E2A5 35 01 PULS CC	Rétablit les interruptions	E354 8D 3B BSR \$E391	espaces
E2A7 43 COMA E2A8 35 02 PULS A	Erreur dans CC Rétablit la pile	E356 86 5A LDA #\$5A E358 8D 33 BSR \$E38D	Ecrit le marquage de secteur
E2AA 39 RTS	.	E35A 10 8E 00 05 LDY #\$0005	Si le secteur courant est
Sortie si synchronisation non tro	ouvee Rétablit les interruptions	E35E 10 9C 4C CMPY <\$4C E361 27 39 BEQ \$E39C	le secteur de FAT, écrit le secteur de FAT
E2AD 86 02 LDA #\$02	Code "erreur de piste"	E363 10 8E 00 80 LDY #\$0080	Sinon, écrit un
E2AF 20 EE BRA \$E29F	Fixe l'erreur	E367 86 FF LDA #\$FF E369 8D 26 BSR \$E391	secteur quelconque
		E36B 86 DA LDA #\$DA	Ecrit le checksum
Calcul de correspondance des pis E2B1 CC 01 F4 LDD #\$01F4	tes et secteurs QDD (inutilisable!)   Force le numéro de	E36D 8D 1E BSR \$E38D E36F 10 8E 00 11 LDY #\$0011	de secteur   Ecrit
E2B4 DD 4C STD <\$4C	secteur à 500	E373 86 16 LDA #\$16	17
E2B6 39 RTS	1	E375 8D 1A BSR \$E391 Secteur suivant	espaces
Formatage QDD - RamDisk		E377 10 9E 4C LDY <\$4C	Lit numéro de secteur
	P,B,A,CC	E37A 10 8C 01 90 CMPY #\$0190	Si pas dernier secteur,
E2B9 17 FD F7 LBSR \$E0B3 E2BC 96 49 LDA <\$49	Initialise registres disque Lit numéro de secteur	E37E 26 B7 BNE \$E337 E380 8D 0B BSR \$E38D	secteur suivant Ecrit un espace
E2BE 81 04 CMPA #\$04	Si pas lecteur RamDisk,	E382 E6 01 LDB \$01,X	Lit status
E2CO 26 06 BNE \$E2C8	formatage QDD	E384 C5 02 BITB #\$02 E386 26 F8 BNE \$E380	Si pas fin de piste,   comble
E2C2 BD E6 F8	Formatage RamDisk	E388 6F 84 CLR ,X	Reset lecteur
E2C5 16 FD E2 LBRA \$E0AA Formatage de la disquette du QDD	Sort avec ou sans erreur	E38A 35 01 PULS CC E38C 39 RTS	Restaure interruptions
E2C8 17 FD FE LBSR \$E0C9	Sélectionne le lecteur	Module d'écriture d'un caractère	Patrića nama ćanima 1 mat
E2CB 17 FE A3 LBSR \$E171 E2CE 25 1C BCS \$E2EC	Teste protection disquette Si protection, sort	E38D 10 8E 00 01 LDY #\$0001 E391 E6 84 LDB ,X	- Entrée pour écrire 1 mot - Entrée pour écrire Y mots
E2D0 8D 1D BSR \$E2EF	Init. buffer FAT pour QDD	E393 2A FC BPL \$E391	Attente signal transmission
E2D2 86 02 LDA #\$02 E2D4 34 02 PSHS A	2 tentatives de formatage	E395 A7 03 STA \$03,X E397 31 3F LEAY -\$01,Y	Ecriture du caractère A
E2D6 8D 36 BSR \$E30E	Retour en début de piste QDD	E399 26 F6 BNE \$E391	fois
E2D8 25 12 BCS \$E2EC E2DA 8D 3B BSR \$E317	Si erreur, sort Formatage de la piste QDD	E39B 39 RTS Ecriture du secteur de FAT	
E2DC 17 00 CA LBSR \$E3A9	Vérification du formatage	E39C DE 4F LDU <\$4F	Ptr buffer secteur
E2DF 35 02 PULS A E2E1 24 05 BCC \$E2E8	Si vérification ok, sort	E39E 4F CLRA E39F 8D EC BSR \$E38D	Premier caractère à 0 Ecrit le caractère
E2E3 4A DECA	Si pas dernière tentative,	E3A1 81 8C CMPA #\$8C	Si fin de FAT,
E2E4 26 EE BNE \$E2D4 E2E6 20 04 BRA \$E2EC	nouvelle tentative Sinon, sort avec erreur	E3A3 27 CA BEQ \$E36F E3A5 A6 C0 LDA ,U+	retour au formatage Lit caractère de FAT
E2E8 86 19 LDA #\$19	Numéro de piste	E3A7 20 F6 BRA \$E39F	Sauve caractère de FAT
E2EA 97 4B STA <\$4B E2EC 16 FD BB LBRA \$E0AA	25 initialisé Sort sans erreur	Vérification du formatage ODD	
·		E3A9 10 8E 00 00 LDY #\$0000	Initialise numéro de secteur
Initialise le buffer de FAT E2EF DE 4F LDU <\$4F	Ptr buffer secteur	E3AD 31 21 LEAY \$01,Y E3AF 10 9F 4C STY <\$4C	Secteur suivant dans secteur courant
E2F1 CC 28 FF LDD #\$28FF	Initialise lère partie de	E3B2 DE 4F LDU <\$4F	Ptr buffer FAT
E2F4 8D 12 BSR \$E308 E2F6 CC 02 FE LDD #\$02FE	FAT (40 blocs à \$FF)   Exclut la piste 20	E3B4 17 FE 45 LBSR \$E1FC E3B7 25 69 BCS \$E422	Teste disponibilité lecteur Si erreur, sort
E2F9 8D 0D BSR \$E308	(2 blocs à \$FE)	Recherche du secteur	
E2FB CC 08 FF LDD #\$08FF E2FE 8D 08 BSR \$E308	Initialise la suite de la FAT (8 blocs à \$FF)	E3B9 34 01 PSHS CC E3BB 17 FD BF LBSR \$E17D	Préserve interruptions Recherche du secteur
E300 CC 4D FE LDD #\$4DFE	Exclut le reste de la FAT	E3BE 25 63 BCS \$E423	Și erreur, sort
E303 8D 03 BSR \$E308 E305 CC 01 8C LDD #\$018C	(77 blocs à \$FE) Checksum du secteur de FAT	E3C0 CC 5A 80 LDD #\$5A80 E3C3 ED 03 STD \$03,X	Initialisation de la détection synchronisation
Ecriture du secteur		E3C5 86 80 LDA #\$80	128 caractères pour secteur
E308 E7 C0 STB ,U+ E30A 4A DECA	Pose l'état du bloc de FAT   Pour le nombre de	E3C7 C6 18 LDB #\$18 E3C9 E7 84 STB ,X	Initialise la lecture MFM + synchro + séparateur
E30B 26 FB BNE \$E3	blocs convenus08	Recherche de la synchronisation	
E30D 39 RTS	Ί	E3CB E6 84	Lit status
Retour en début de piste		E3CF 27 FA BEQ \$E3CB	Si pas de synchro, boucle
E30E A6 01 LDA \$01,X E310 85 02 BITA #\$02	Lit le status   Si pas fin de piste,	E3D1 E6 03 LDB \$03,X Vérification du secteur	Řeset status
E312 26 FA BNE \$E30E	boucle	E3D3 C6 FF LDB #\$FF	Initialise en lecture
E314 16 FE E5 LBRA \$E1FC	Retour en début de piste	E3D5 E7 04 STB \$04,X	de données

iiic u	u 107+ (11	ilvirc i) - Zeme banque					
LDB STB LDY	#\$08 ,X <\$4C	Exclut la détection de synchronisation			CLR RTS	<\$F0	Clôture du fichier effectuée
CMPY BEQ LDB BPL LDB CMPB BNE DECA BNE	#\$0005 \$E402 ,X \$E3E4 \$03,X #\$FF \$E3FD \$E3E4	Si secteur de FAT,   vérification spéciale   Attend fin de   transmission   Lit le caractère   Si pas \$FF,   erreur de vérification   Pour les 128   caractères   Attend fin de	E495 E497 E499	34 07 9E ED 30 89 00 80 A6 1F E6 88 7F A7 88 7F E7 82 9C ED 26 F2	double de PSHS LDX LEAX LDA LDB STA STB CMPX BNE PULS	ensité B,A,CC <\$ED \$0080,X -\$01,X \$7F,X \$7F,X ,-X <\$ED \$2480 CC,A,B,PC	Pointeur en milieu de FAT Echange l'octet précédent avec le 127ème octet Déplace pointeur à rebours Fin de FAT ? Non, échange suivant
LDB CLR CMPB BEQ LDA LBRA secteur LDB BPL LDB BNE LDB BNE LDB CMPB BNE CMPB BNE BNE CMPB BNE CMPB BNE CMPB BNE CMPB BNE LDB CMPB BNE LDB CMPB BNE LDB CMPB BNE LDB LDB CMPB BNE LDB	\$03,X ,X ,X ,X ,X \$520 \$529F de FAT ,X \$5402 \$03,X \$53FD ,X \$540A \$03,X ,U+ \$63FD \$640A CC <\$4C	Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur    Attend fin de   transmission   Si caractère lu <>0,   erreur de vérification   Attend fin de   transmission   Lit le caractère Compare avec secteur de FAT Si erreur, sort   Pour les 128   caractères  Rétablit les interruptions Lit numéro de secteur	E49F E4A1 E4A3 E4A5 E4A7 E4A9 E4AB E4AB E4B4 E4B4 E4B4 E4B4 E4B6 E4B8 E4BA E4BC E4B4 E4BC E4BC E4BC E4BC E4C4 E4C4	DC ED DD 25 26 02 DD 25 93 25 C1 80 27 03 9E ED 7D 9F ED 9F F ED 9F 4F 86 02 8D 31 25 CA DD 58 26 08 8D C5 30 89 00 80 9F ED	LDD TST BNE STD SUBD CMPB BEQ LDX FCB LDX FCB LDX STX STX LDA BSR BCS TST BNE BSR LEAX STX	<pre> &lt;\$ED &lt;\$25 \$2445 &lt;\$25 \$25 \$25 \$25 \$27 \$27 \$27 \$27 \$27 \$27 \$27 \$27 \$27 \$27</pre>	Pointeur sur FAT swapée FAT système initialisée? Non, initialise avec pointeur sur FAT swapée Si la différence entre les deux est de 128 octets, prend le pointeur système Récupère le pointeur de début de secteur de FAT et initialise les pointeurs pour charger le secteur Chargement de la FAT Si erreur disque, sort Contrôleur double densité ? Oui, swap de la FAT et pointeur courant en milieu de FAT
BNE RTS r PULS COMA RTS	\$E3AD CC	secteur suivant  Rétablit les interruptions Erreur dans CC	E4C7 E4C9 E4CB E4CD E4D0	Rétablissement ( 9E ED 0D 58 26 F9 30 88 80 8D F2	de la FAT LDX TST BNE LEAX BSR	<\$ED <\$58 \$E4C6 -\$80,X \$E4C4	S'il s'agit d'une FAT double densité, repositionne le pointeur de FAT en début de secteur et rétablit la FAT swapée
PSHS LDU STU LDA ASLA PULS BCC JMP JMP	U.A #\$E004 <\$55 <\$CD A.U \$E438 \$FFA0 \$E004	Préserve registres utilisés   Pointeur fonctions standard   dans le jump de programme Etat périphériques externes Teste si floppy	E4D4 E4D6 E4D8 E4DA E4DC E4DE	Chargement du pr 86 03 9E E9 9F 4F 8D 0D 25 E9 39 Chargement d'un	remier se LDA LDX STX BSR BCS RTS	ecteur de catalog #\$03 <\$E9 <\$4F \$E4E9 \$E4C7	
TEME D'E	XPLOITATION LOGIO	ONE ********			BRA	\$E4DC	Si erreur, rétablit la FAT
temporai: FCC	re pour la sauve "SCRATCH DOS"	garde	E4E3 E4E5 E4E7	86 08 8D 0B 20 F3	LDA BSR BRA	#\$08 \$E4F2 \$E4DC	Sauve le   secteur Si erreur, rétablit la FAT
LDB CMPB BEQ DEC JSR BCS TSTB BEQ LBSR BCS INC JSR	<\$F0 #\$02 \$E471 <\$F0 \$E522 \$E484 \$E45B \$E504 \$E468 \$E504 \$E522	Lit code commande    Si écrasement demandé,   écrit FAT seule   Passe en sauveg. sans ecr.   Recherche fichier courant   Si l'entrée n'existe pas,   pas d'effacement   Effacement du fichier   Si erreur, sort   Retour en sauveg avec écrasmt   Cherche fichier "SCRATCH.DOS"	E4EB E4ED E4EE E4F0 E4F2 E4F4 E4F7 E4FA E4FC	97 4C C6 14 4F DD 4A 86 02 97 48 10 9E E9 17 FF 2D 86 03 39 Sortie si errew 8D C8	STA LDB CLRA STD LDA STA LDY LBSR LDA RTS	<pre>&lt;\$4C #\$14 &lt;\$4A #\$02 &lt;\$48 &lt;\$E9 \$E42 #\$03 \$E4C7</pre>	Sélection du secteur  Piste 20 demandée  Lecture du secteur demandée Type d'opération programmé Initialise ptr buffer secteur Opération disquette standard7 Code "erreur d'entrée-sortie"    Rétablit la FAT si swapée,
LDB LDX LDA STA DECB BGE BSR BCS A FAT LDA STA LDB CLRA STD BSR SSTX BSR	#\$0A <\$E7 B,X B,Y \$E466 \$P4E3 \$E484 #\$02 <\$4C #\$14 <\$4A \$P4C7 <\$4F \$P4E3	Recopie le nom du fichier courant à la place de "SCRATCH.DOS"  Ecrit le secteur catalogue Si erreur de disque, sort  Programme la sauvegarde de la FAT  Rétablissement de FAT swapée Sauvegarde de la FAT	E501 E502 E503 E504 E506 E508 E500 E501 E511 E513 E514 E516 E518 E514	43 43 39 Effacement du f A6 2D 97 P6 6F A4 8D D7 25 F1 10 9E ED D6 P6 5C A6 A5 6F A5 6A A5 1F 89	COMA COMA RTS  ichier cc LDA STA CLR BSR BCS LDY LDB INCB LDA CLR LDB INCB LDA CTFR	ourant \$0D,Y \$\$F6 ,Y \$\$E4E3 \$\$E4FF \$\$ED \$\$F6 B,Y B,Y A,B	stocke erreur système, erreur dans CC et rétablit code d'erreur  Premier bloc du fichier sélectionné Elimine le nom du fichier Ecrit le secteur catalogue Si erreur disque, sort  Efface (met à \$FF) tous les blocs du fichier courant répertoriés dans la FAT
	LDB STB LDY CMPY BEQ LDB BPL LDB CMPB BNE LDB CMPB BPL LDB CMPB BNE RTS CMA RTS	LDB #\$08 STB X LDY <\$4C CMPY #\$0005 BEQ \$E402 LDB X BPL \$E384 LDB \$03, X CMPB #\$FF BNE \$E37D DECA BNE \$E384 la validité du checksum LDB X BPL \$E317 LDB \$03, X CUR X CMPB #\$DA BEQ \$E417 LDB \$03, X CUR X CMPB #\$DA BEQ \$E417 LDB \$03, X CUR X CMPB #\$DA BEQ \$E417 LDB X BPL \$E361 LDB X BPL \$E361 LDB X BPL \$E402 LDB \$03, X CMPB #\$DA BEQ \$E417 LDB X BPL \$E402 LDB \$03, X CMPB \$04 LDB \$04 LDB \$04 LDB \$05 LDC C CMPY #\$0190 LEMPOFATION LOGIC LEMPOFAT	LDB #\$08 STB ,X LDY <\$4C CMPY #\$0005 BEQ \$F402 LDB ,X BPL \$E3E34 LDB ,X A LT	Execute   Exec	DB	Exclut la détection de   STB	Exclut la détection de symphomisation   15/10   15/1

Controleur Interne du 1	109+ (THMFCT) - Zeme banque			
E51E 25 F3 BLO \$E E520 4F CLRA E521 39 RTS	Pas d'erreur dans CC	E5D1 A7 A5 S E5D3 5A I	LDA B,X ETA B,Y DECB BGE \$E5CF	Recopie le nom de fichier dans le catalogue
E524 25 D9 BCS \$E E526 25 D5 BCS \$E E528 8D 34 BSR \$E E52A 10 9E E9 LDY \$ E52D DE E7 LDU \$	CAD4 Charge ler secteur catalogue CAPF Si erreur disque, sort CAPP Si erreur disque, sort CAPP Si erreur disque, sort CAPP Init. ptr sur les entrées CAPP et sur nom de fichier CAPP STATE	E5D6 96 EB I E5D8 A7 2B S E5DA 96 EC I E5DC D6 F6 I E5DE ED 2C S	DA	Recopie du type de fichier dans le catalogue Recopie du flag de fichier et du numéro de bloc courant dans le catalogue Sauve le secteur de catalogue
E531 C1 03 CMPB #\$ E533 26 03 BNE \$E E535 CE E4 3B LDU #\$ E538 5F CLRB E539 C1 0B CMPB #\$	SFO Si la sauvegarde avec 603 écrasement est programmée, 5538 le fichier recherché 543B s'appelle "SCRATCH.DOS" 50B Si le nom est trouvé, récupère les paramètres.	Recherche chromati E5E5 C1 50 C E5E7 22 OE E E5E9 5D	LDB <\$F6 I	Bloc de départ s la FAT (bloc quelconque) Si bloc > à 80, ajuste l'offset du bloc Si le bloc 0 est atteint, recherche par symétrie
E53D A6 A5 LDA B; E53F 81 FF CMPA #\$ E541 27 25 BBQ \$E E543 5C INCB E544 A1 CO CMPA ,U E546 27 F1 BBQ \$E	Y Si on se trouve en fin de catalogue, sortie du programme. Sinon, compare le nom de	E5EC A6 A5 I E5EE 81 FF C E5F0 27 2F E E5F2 5A I E5F3 C1 50 C E5F5 23 F2	LDĀ B,Y  MMPA #\$FF  BEQ \$E621  DECB  MMPB #80  BLS \$E5E9	Si la place est libre, sort Décrémente le bloc d'office, mais si le bloc est > à 80, rajoute 2 pour
E54B 30 1F	1'entrée     1'entrée   1'entr	E5F9 C1 A1 E5FB 20 ED F Recherche par symé E5FD C6 50 I E5FF 86 05 I E601 C1 A0	CMPB #161	établir ume incrémentation Au-delà du dernier bloc ? Soucle pour test Is la FAT (bloc de départ) Distance de départ (80) Code erreur disque plein Si dernier test,
E55A 86 03 LDA #\$ E55C 20 C8 BRA \$E Fixe le compteur d'entrées E55E 8E 00 08 LDX #\$ E561 0D 58 TST <\$	3427 Sinon, secteur suivant 303 Code "erreur d'entrée/sortie" 526 Boucle avec ou sans erreur selon la densité 50008   En cas de double densité, 558   fixe le nombre d'entrées 5567   par secteur à 8, sinon	E607 A6 A5 I E609 81 FF C E60B 27 14 F E60D 34 04 F E60F C0 50 S	JBHI \$E4FF  LDA B,Y  MPA #\$FF  BEQ \$E621  SHS B F  SUBB #80  VEGB	sort avec erreur   Si la place   est libre,   sort  réserve l'offset de bloc   Calcule la symétrie   par rapport au
E565 30 1C LEAX -\$ E567 39 RTS Sortie si fichier introuvab E568 5F CLRB	04,X   à 4.	E612 CB 50 F E614 A6 A5 I E616 81 FF E618 27 05 E E61A 35 04 I E61C 5C	ADDB #80 LDA B,Y CMPA #\$FF BEQ \$E61F	bloc 80   Si la place   est libre,   sort     Restitue l'offset de bloc     Place
E56D D1 EB CMPB <\$ E56F 26 D7 BNE \$E E571 E6 2C LDB \$0 E573 D1 EC CMPB <\$ E575 26 D1 BNE \$E	s du fichier  JBB	E61F 32 61 I E621 6F A5 C E623 5A I E624 D7 F9 S E626 4F C	CLR B,Y V DECB STB <\$F9	suivante étatblit la pile /alide la place du bloc   Ajuste et stocke   le numéro de bloc   ort sans erreur
E579 A6 2D LDA \$0. E57B 97 F6 STA <\$ E57D DF F5 CLR <\$ E57F AE 2E LDX \$0. E581 9F F7 STX <\$ E583 10 9F FA STY <\$ E586 D7 F9 STB <\$	D,Y premier bloc du fichier FF5 Compteur de secteur à 0 DE,Y Stocke le nombre d'octets FF7 dans le dernier secteur FFA Stocke pointeur d'entrée FF9 Numéro secteur catalogue Sort sans erreur	E628 D6 F6 E62A 4F E62B 54 E62C DD FB E62E 4C E62F 97 F5 E631 24 02	vur opération sur un bloc LDB <\$F6 LIRA LSRB STD <\$FB STO. STA <\$F5 STC \$E535 LDA #\$09	Unuméro de bloc courant (Calcule le numéro de piste Initialisation du compteur de secteur Selon la parité du numéro de bloc, le premier secteur
E58D 8D 6E BSR \$E E58F 25 95 BCS \$E E591 D7 F6 STB <\$ E593 17 FF 3E LBSR \$E	SED   Bloc libre 15FD   dans la FAT ? 1526 Non, sort avec erreur 15F6 Stocke le numéro de bloc 14D4 Charge ler secteur catalogue 1524 Si erreur, sort	E635 97 FA S E637 39 F	STA <\$FA RTS	est le secteur 1 ou 9
E598 10 9E E9 LDY <\$ E59B 8D C1 BSR SE E59D E6 A4 LDB ,Y E59F 27 21 BEQ SE E5A1 86 05 LDA #\$ E5A3 C1 FF CMPB #\$	Pointeur sur buffer catalogue S5E Nombre d'entrées par secteurs	E63A 34 02 F E63C 8D 47 F E63E 25 08 F E640 5F	BSR \$E652 ( PSHS A E BSR \$E685 S	Correspondance pour 64 kilos Protège la banque initiale Secteur RamDisk trouvé ? Non, sort avec erreur Ecrit dans
E5A7 31 A8 20 LEĀY \$2 E5AA 30 IF LEAX -\$ E5AC 26 EF BNE \$E E5AE 0C 4C INC <\$ E5B0 96 4C LDA <\$ E5B2 81 10 CMPA #\$ E5B4 22 07 BHI \$E	20,Y Si toujours pas 001,X d'entrée trouvée, 259D passe à l'entrée suivante 44C Si tous les secteurs 44C de catalogue ont été passés 110 en revue, 25BD erreur "disque plein"	E643 A7 C0 E645 5A I E646 26 F9 E648 35 02 E64A B7 E7 E6 E64D DC 55	STA ,U+ DECB BENE \$E641 PULLS A STA \$E7E6 LDD <\$55 STD <\$4A	le secteur RamDisk Rétablit la banque initiale Rétablit le numéro de piste
E5B6 17 FE 6E LBSR \$E E5B9 86 03 LDA \$ E5BB 20 D9 BRA \$ E Sortie si erreur "disque pl E5BD 86 05 LDA \$\$ E5BF 7E E4 FD JMP \$E	Charge secteur suivant Code d'erreur "entrée/sortie" Des Boucle avec ou sans erreur	Correspondance des E652 DC 4A I E654 DD 55 S E656 C1 14 E658 27 15	RTS s pistes pour RamDisk de LDD <\$4A STD <\$55 EMPB #\$14 SEQ \$866F	
E5C4 D6 F0 LDB <\$ E5C6 C1 03 CMPB #\$ E5C8 26 03 BNE \$E E5CA 8E E4 3B LDX #\$	SE7 SF0 Si la sauvegarde 03 avec écrasement est programmée, le fichier est nommé "SCRATCH.DOS"	E65C 84 07 F E65E 81 01 C E660 26 0D F E662 C1 25 C E664 27 09 F	DA <\$CD ANDA #\$07 DPA #\$01 SNE \$E66F DMPB #\$25 BEQ \$E66F \$UBB #\$10	Si la capacité du RamDisk est de 64 kilooctets, il est nécessaire de retirer 16 au numéro

Controled inter	nc u	a 1071 (111	wir o'r) Zeirie barique				
E66A 23 01 E66C 5A E66D D7 4B E66F B6 E7 E6	CMPB BLS DECB STB LDA RTS	#\$03 \$E66D <\$4B \$E7E6	de piste et si la piste est au-delà de la piste 20, lui retirer 1. Stocke le nouveau numéro Numéro banque initiale dans A	E705 85 10 E707 27 03 E709 86 7F E70B 7D E70C 86 6F	LDA BITA BEQ LDA FCB LDA STA	<pre></pre>	Selon la présence ou l'absence de l'extension mémoire, active en écriture la banque de numéro maximum
E675 34 02 E677 8D 0C E679 25 CD E67B 5F E67C A6 C0 E67E A7 A0 E680 5A E681 26 F9	teur Rar BSR PSHS BSR BCS CLRB LDA STA DECB BNE BRA	Disk \$E652 A \$E685 \$E648 ,U+ ,Y+ \$E67C \$E648	Correspondance pour 64 kilos Protège la banque initiale Secteur RamDisk trouvé ? Non, sort avec erreur  Lit les 256 octets du secteur RamDisk Sortie sans erreur	E714 8E FF 2D E717 7E E7 1A  Note: Le "JMP \$E71A" résidus du pro nom de disque de la ROM cont Initialisation du E71A A6 80	ogramme (progra crôleur secteu LDA	#\$FF2D \$E71A we brille que par pour TO8D, où l'i mme ci-après) ava disque. ur de nom de disque, X+	
E688 10 8C 40 00 E68C 25 27 E68E 96 CD E690 84 07 E692 27 1E E694 81 01 E696 26 0C E698 96 4B E69A 81 14 E69C 27 0D E69E 81 0E E6AO 23 09 E6A2 20 0E E6A4 C6 10 E6A6 3D E6A7 D1 4B E6A9 23 07 E6AB 8D 0E E6AD 8D 27 E6AF 0F 4E E6B1 39  Erreurs RamDisk	LDY CMPY BLO CMPY BLO CMPA BEQ CMPA BEQ CMPA BEQ CMPA BLO CMPA BLO CMPA BLO CMPA BLO CMPA BES BRA LDB MUL CMPB BLS BSR CLR RTS	<pre>&lt;\$4F #\$4000 \$E685 &lt;\$CD #\$07 \$\$962 #\$07 \$E682 #\$01 \$E6A4 &lt;\$4B #\$14 \$E6AB #\$14 \$E6AB #\$10 \$E6AB \$E6B2 \$E6B2 \$E6B2 \$\$10 \$E6B2 \$E6B2 \$E6B2 \$E6B2 \$E6BB \$E6B</pre>	Si le buffer de secteur se trouve en mémoire basse, erreur de lecteur.   Si le RamDisk n'existe pas, erreur de contrôleur.   S'il s'agit d'un RamDisk de 64 kilos, vérifie que le numéro de piste (20 exclu) ne dépasse pas 14, sinon contrôleur non prêt.   Si RamDisk > à 64 kilos, vérifie que le numéro de piste n'est pas hors champ sinon contrôleur non prêt.   Calcule pointeur sur secteur Active la banque requise Sort sans erreur	E71E 10 8C 00 08 E722 26 F6 E724 6F A0 E726 10 8C 01 00 E72A 26 F8 Initialise piste E72C 86 FF E72E A7 A0 E736 86 10 E738 10 8C 10 00 E738 20 Initialisation du E739 10 8E 01 00 E738 80 E736 6F A0 E73F 86 FF E741 8E FF FF E744 AF A1 E746 80 02 E748 5A E749 26 F9 E74B C6 FE E74D E7 A0 E74F 4A E74F 4A E74F 4A E74F 4A E74F 4A E74F 4A E74F 26 F9 E74B C6 FE E74D E7 A0 E74F 4A	LDA STA CMPY BNE LDA MUL secteu LDY CCLR LDA LDY CLDA LDX STX SUBA DECB BNE LDB STB DECA BNE	#\$FF	Transfère le nom du RamDisk  Efface le reste du secteur  Valeur pour initialisation  Comble jusqu'à la fin  Calcule nombre de piste du RamDisk dans B  Ptr secteur de FAT  Efface premier octet Taille du reste du secteur Valeur pour remplissage Valide la piste Ajourne taille de remplissage Pour toutes les pistes du RamDisk Valeur pour remplissage Comble le reste de la FAT
E6B4 7D E6B5 86 10 E6B7 97 4E E6B9 43	LDA FCB LDA STA COMA RTS	#\$40 \$7D >TST \$8610 #\$10 <\$4E	Erreur "contrôleur non prêt" Erreur "lecteur non prêt" Fixe l'erreur Erreur dans CC		LDA JMP		Lit état périphériques Conclut le formatage
E6BD 5F E6BE 4A E6BF 1F 03 E6C1 96 4B E6C3 81 14 E6C5 27 0E E6C7 22 01 E6C9 4C E6CA 84 03 E6CC 27 07 E6CE 33 C9 10 00 E6D2 4A E6D3 26 F9	teur Rat LDA CLRB DECA TFR LDA CMPA BEQ HI INCA ANDA BEQ LEAU DECA BNE RTS	D.U <\$4B #\$14 \$5605 \$605 \$605 \$1000,U \$E6CE	Ajuste l'offset de secteur  S'il s'agit de la piste 20, sort immédiatement  Si la piste est en deçà de 20, n° de piste + 1  Ajuste l'offset de piste	Formatage du RamD Teste si RamDisk FF02 84 07 FF04 81 01 FF06 26 17 Initialisation de FF08 8E 01 01 FF08 8F 01 01 FF08 8F 05 FF	EXPLOITA  Disk (su de 64 k ANDA CMPA BNE	martie de la ROM ATION PHYSIQUE DU Lite) Lilooctets demandé #\$07 #\$01 \$FFIF 7 si RamDisk de 64 #\$0101	RAMDISK (SUITE) **********  Isole taille du RamDisk Si pas RamDisk 64 kilos,
E6D8 C1 14 E6DA 27 06 E6DC 22 01 E6DE 5C E6DF 54 E6E0 21 E6E2 5F E6E3 D7 6C E6E7 85 10 E6E9 27 03 E6EB 86 1F E6ED 7D E6EB 86 0F E6EC 90 6C E6F4 87 E7 E6 E6F7 39	LDB CMPB BEQ BHI INCB LSRB LSRB FCB CLRB STB LDA BEQ LDA FCB LDA SUBA ORA STA RTS	Sk	S'il s'agit de la piste 20, la banque à sélectionner est la plus éloignée.   Sinon, numéro plus 1 si inférieur à 20 puis divise par 4 pour offset de banque.    Offset pour piste 20   Calcul du numéro de banque maximum - 31 (\$IF) avec extension,   15 (\$OF) sans extension.   Soustrait l'offset de banque, autorise écriture et commute la banque.	FFFF 8C 02 00 FF12 26 F9 FF14 4C FF15 8E 01 21 FF18 A7 80 FF1A 8C 01 41 FF1D 26 F9 Conclut l'initial FF1F 8E FE FE FF22 BF 01 29 FF25 35 02 FF27 B7 E7 E6 FF2A 0F 4E FF2C 39  Nom de baptême du FF2D 52 61 6D 20 44 FF32 69 73 6B	CMPX BNE INCA LDX STA CMPX BNE Lisation LDX STX PULS STX PULS STA CLR RTS RAMDIS	#\$0200 \$FFDD #\$0121 ,X+ #\$0141 \$FF18 de la FAT pour t #\$FFFE \$0129 A \$E786 <\$4E	Réserve la piste du catalogue Rétablit la banque cartouche Sort sans erreur
E6FA C4 07 E6FC 27 B4 E6FE B6 E7 E6	Disk LDB ANDB BEQ LDA PSHS	<\$CD #\$07 \$E6B2 \$E7E6 A	Lit état périphériques   Si pas de RamDisk, erreur   "contrôleur non prêt"   Protège la banque   courante	FFA2 1A 50 FFA4 B6 E7 C3 FFA7 8A 10	rogramme PSHS ORCC LDA ORA STA	A,CC	ye ROM moniteur Protège le CC Gel des interruptions Passe dans l'autre page ROM

FFAE FFB2 FFB4 FFB6 FFB9 FFBB	35 03 AD 9F 60 55 34 03 1A 50 B6 E7 C3 8A 10 B7 E7 C3	PULS JSR PSHS ORCC LDA ORA STA	CC,A [\$6055] A,CC #\$50 \$E7C3 #\$10 \$E7C3	Rétablit les registres Exécute le programme Protège le CC Gel des interruptions Revient en ROM initiale
FFBE	35 83	PULS	CC,A,PC	.

Controleur II	iterne du i	U9 (VVD2/93)	T 7004 16 00 47	TDD3 00040	Bounties Bloom (Bounde)
Identificateur de R   E000	CC "D" CC "T" CC "D"	Contrôleur Western Digital Fat 160 octets Double densité Checksum descripteur ROM	E004 16 00 47 E007 16 F8 F E00A 16 03 4A Indirections sta E00D 16 05 F8	LBRA \$E04E LBRA \$FF99 LBRA \$E357 andard sur les LBRA \$E608	Fonctions Floppy/RamDisk Lancement du boot Floppy Formatage Floppy/RamDisk opérations logiques Chargement de la FAT
E010 16 06 85 LB E013 16 06 64 LB E016 16 06 40 LB E019 16 06 E5 LB E01C 16 07 7D LB E022 16 05 8C LB	RRA \$E67A RRA \$E659 RRA \$E701 RRA \$E75A RRA \$E79F RRA \$E5B1	Ouverture d'un fichier Effacement d'un fichier Ecriture d'un secteur Création d'un fichier Allocation d'un bloc Initialise opération sur bloc Clôture d'écriture	E09C 6A E4 E09E 27 DD E0AO 0F 4E E0A2 81 08 E0A4 27 DF E0A6 17 02 96 E0A9 25 F1 E0AB 20 D8 E0AD 53	DEC ,S BEQ \$E0AD CLR <\$4E CMPA #\$08 BEQ \$E085 LBSR \$E33F BCS \$E09C BRA \$E085	Décompte des tentatives Si dernière tentative, sort Efface code d'erreur   Si erreur sur les données,   nouvelle tentative Recherche la piste 0 Si erreur, autre tentative Nouvelle tentative Erreur dans CC
Initialisation des regis E025 86 60 LD. E027 1F 8B TF. E029 8E E7 D0 LD.	stres DA #\$60 PR A,DP	QUE FLOPPY ***********************************	Sortie du progra E0AE 35 02 E0BO 7E E3 9B Sélection de la	PULS A JMP \$E39B	Rétablit la pile Sort du programme
E02C CE E0 4A LD E02F 39 RT	DU #\$E04A	Liste des bits de lecteurs	E0B3 86 80 E0B5 21	LDA #\$80 FCB \$21	Flag simple densité >BRN \$E106
Sélection des bits ( E030 96 49 LD. E032 91 57 CM. E034 27 13 BE E036 BD E0 EB JS	DA <\$49 MPA <\$57 GQ \$E049	Récupère numéro de lecteur   Si déjà initialisé,   sort Lance l'interruption lecteur	Sélection de la E0B6 4F E0B7 20 87 Table des foncti	CLRA BRA \$E040	Flag double densité Fixe la densité
E039 5F CLI E03A DD 57 ST E03C A6 08 LD E03E 84 80 AN E040 8D EA BS E042 D6 49 LD E044 AA C5 OR E046 A7 08 ST	RB	Marque passage d'exécution Lit le registre de lecteur Préserve la densité Récupère ptr sur liste Lit numéro de lecteur Fixe la densité Ecrit le registre de lecteur Sortie sans erreur	EOBP EO C7 EOBB E2 46 EOBD E0 B3 EOBF E1 C3 EOC1 E0 B6 EOC3 E3 3F EOC5 E2 86  Reset du lecteur	FDB \$E0C7 FDB \$E246 FDB \$E0B3 FDB \$E1C3 FDB \$E0B6 FDB \$E33F FDB \$E33F	01 Reset du lecteur 02 Lecture d'un secteur 04 Passage en simple densité 08 Ecriture d'un secteur 10 Passage en double densité 20 Recherche piste 0 40 Recherche piste demandée
Liste des bits de l E04A 02 FC E04B 03 FC E04C 04 FC E04D 05 FC	CS Lecteurs CB \$02 CB \$03 CB \$04	Lecteur 0 Lecteur 1 Lecteur 2 Lecteur 3	E0C7 86 44 E0C9 97 4E E0CB 17 01 D2 E0CE DC E9 E0D0 93 ED E0D2 2C 05 E0D4 43 E0D5 53	LDA #'D STA <\$4E LBSR \$E2A0 LDD <\$E9 SUBD <\$ED BGE \$E0D9 COMA COMB	Initialise DKSTA pour double densité Init position des têtes Récupère la valeur absolue de la différence entre le pointeur de FAT et le pointeur de buffer secteur
Traitement des fonc E04E 34 7F PS E050 8D D3 BS E052 96 49 LD E054 81 04 CM E056 26 09 BN Traitement pour Ram	SHS U,Y,X,DP,B,A,CC SR \$E025 DA <\$49 IPA #\$04 IE \$E061	Initialise les registres Lit le numéro de lecteur   Si pas RAMDISK,   passe	E0D6 C3 00 01 E0D9 4D E0DA 26 DA E0DC 5D E0DD 2A D7 E0DF 20 D2	ADDD #\$000 TSTA BNE \$E0B6 TSTB BPL \$E0B6 BRA \$E0B3	
E058 96 48 LD. E05A 85 0A BI' E05C 26 23 BN E05E 4F CL E05F 20 4F BR Traitement pour supplement food and be seen as the se	DA <\$48 LTA #\$0A UE \$E081 LRA \$E0B0 Deport disque	Lit la commande   Si lecture ou sauvegarde   secteur, passe   Sortie   sans erreur	Temporisation de E0E1 10 8E 30 00 E0E5 3D E0E6 31 3F E0E8 26 FB E0EA 39	234ms LDY #\$300 MUL LEAY -\$01, BNE \$E0E5	
E063 43 C01 E064 97 6C ST. E066 8D C8 BS: E068 96 48 LD.	MA	Récupère bit "NotReady"  Sélectionne les bits lecteur Lit la commande   Si reset lecteur demandé, exécute opération   Si lecteur prêt, passe   Détection présence disque   Si ok, passe	Lance l'interrume EOEB C6 D0 Lance une opérat EOED F7 E7 D0 EOFO 8D 08 EOF2 8D 06 EOF4 8D 04 EOF6 8D 02 EOF8 8D 00 EOFA 39	LDB #\$D0	Temporise l'opération de 40µs
E079 17 02 24 LB. E07C 20 32 BR. Programmation du noi E07E 86 03 LD. E080 7D FC	RA \$E0B0 ombre de tentatives OA #\$03	Init position des têtes Sort du programme 3 tentatives 601	Temporisation de EOFB 10 8E 04 00 EOFF 20 E4	e 19460µs LDY #\$040 BRA \$E0E5	
E081 86 01 LD. E083 34 02 PS: Exécution de la com	DA #\$01 SHS A	1 tentative Empile compteur tentatives	****** SYSTEN	ME D'EXPLOITATI	ON PHYSIQUE DU RAMDISK *************
E085 4F CLI E086 D6 48 LD. E088 54 LS E089 4C IN E08A 24 FC BC E08C 4A DE E08D 48 AS	JRA  JB <\$48  JRB	Offset à 0 Lit la commande   Convertit le bit   de commande en   offset   Ajuste   l'offset	Teste l'existenc E101 96 74 E103 85 02 E105 26 05 E107 32 62 E109 7E E3 05 Teste le numéro	LDA <\$74 BITA #\$02 BNE \$E10C LEAS \$02,S JMP \$E305 de piste	Rétablit la pile Erreur "Lecteur non prêt"
E08E 10 8E E0 B9 LD E092 AD B6 JS: E094 24 18 BC Traitement si errew E096 96 4E LD E098 85 51 BT	SR [A,Y] CC \$EOAE Ir	Ptr sur table des vecteurs Exécute l'opération Si pas d'erreur, sort Récupère code d'erreur   Si erreurs contrôleur/	E10C 96 4B E10E 81 10 E110 25 04 E112 81 20 E114 23 05 E116 32 62	LDĀ <\$4B CMPA #\$10 BLO \$E116 CMPA #\$20 BLS \$E11B LEAS \$02,S	autorisé, passe
E09A 26 12 BN		lecteur/protection, sort	E118 7E E2 7A	JMP \$E27A	

Controled inte	ine u	u 107 (WD.	2173)						
Calcule les par	amètres	pour la commutat	ion sur Ram	E1BB	B7 E7	C9	STA	\$E7C9	Initialise DDRB du PIA
E11B 84 04	ANDA	#\$04	Isole bit P2	E1BE		C3	STB	\$E7C3	Initialise PRC du PIA
E11D 34 02 E11F D6 4B	PSHS LDB	A <\$4B	pour PRC du PIA Lit numéro de piste	E1C1 E1C2	4F 39		CLRA RTS		Pas d'erreur dans CC
E121 C4 08	ANDB	#\$08	It name to de pibe	1102	33		KID		ı
E123 58	ASLB		Isole et ajuste bit			+ 0110mm11	D. HIVDI O		
E124 58 E125 58	ASLB ASLB		P6 pour PRC du PIA	****	*****	* SYSTEME	D . EXLPO	ITATION PHYSIQUE	FLOPPY (SUITE) *********
E126 E8 E0	EORB	,S+	Ajoute au bit P2						
E128 34 04	PSHS	В		-1-0		e d'écrit			
E12A F6 E7 C3 E12D C4 AF	LDB ANDB	\$E7C3 #\$AF	Lit valeur PRC du PIA Efface bits P6 et P2	E1C3	96 49 81 04		LDA CMPA	<\$49 #\$04	Lit numéro de lecteur   Si RamDisk, écrit
E12F E8 E0	EORB	,S+	Ajoute au résultat	E1C7			BEQ	\$E16A	secteur RamDisk
E131 B6 E7 C9	LDA	\$E7C9	Lit valeur DDRB du PIA	E1C9	8D 54		BSR	\$E21F	Teste protection disquette
E134 8A F8 E136 DD 55	ORA STD	#\$F8 <\$55	Isole bits de banque Sauve paramètres commutation	E1CB E1CD			BCS LBSR	\$E239 \$E286	Si erreur, sort Déplace les têtes
Calcule le poin			baave parametres commutation	E1D0			BCS	\$E239	Si erreur, sort
E138 8E AO OO	LDX	#\$A000	Ptr en début de Ram	E1D2			LDB	#\$A8	Code "Write Sector"
E13B 96 4B E13D 84 03	LDA ANDA	<\$4B #\$03	Lit numéro de piste 4 pistes par Ram	E1D4 E1D6			PSHS LEAY	U,Y,CC \$03,X	Ptr sur tampon disque
E13F 48	ASLA	προσ	pisces par nam	E1D8			BSR	\$E23A	Effectue l'opération disque
E140 48	ASLA		Multiplie	E1DA			BRA	\$E1DE	Lance la sauvegarde
E141 48 E142 48	ASLA ASLA		par 16		A7 A4 A6 C0		STA LDA	, Y , U+	Sauve le caractère Lit un caractère
E143 30 86	LEAX	A,X	'	E1E0			LDB	, X	Lit status disque
E145 C6 FF	LDB	#\$FF	Multiplie par 256 et	E1E2			BITB	#\$02	Si fin de transmission,
E147 3D E148 30 8B	MUL LEAX	D,X	ajoute au pointeur	E1E4	26 F6 C5 01		BNE BITB	\$E1DC #\$01	sauve le caractère   Si pas fin du secteur,
Calcule le poin			ı	E1E8			BNE	\$E1E0	caractère suivant
E14A 96 4C	LDA	<\$4C	Lit numéro de secteur	E1EA			PULS	CC,Y,U	<u> </u>
E14C 4A E14D 30 86	DECA LEAX	A,X	Ajuste numéro de secteur	E1EC E1EF	BD E2 25 48		JSR BCS	\$E26C \$E239	Teste si erreur Si erreur, sort
E14F C6 FF	LDB	#\$FF	Multiplie par 256 et	E1F1			TST	<\$48	Si pas de vérification
E151 3D	MUL		ajoute au pointeur		2A 43		BPL	\$E238	demandée, sort
E152 30 8B	LEAX	D,X pour retour sur 1	 Pam actualla	E1F5		cation d'	un secte LDB	ur #\$88	Code "Read Sector"
E154 B6 E7 C9	LDA	\$E7C9	Récupère bits	E1F7			PSHS	U,CC	Code Read Sector
E157 84 07	ANDA	#\$07	DDRB du PIA	E1F9			BSR	\$E23A	Effectue l'opération disque
E159 F6 E7 C3 E15C DD 6C	LDB STD	\$E7C3 <\$6C	Récupère PRC du PIA Sauve paramètres commutation	E1FB E1FD			CLR LDB	<\$4E ,X	Efface code d'erreur Lit status disque
E15E 39	RTS	1900		E1FF			BITB	#\$02	Si pas fin de transmission,
	,	,	'	E201			BEQ	\$E211	passe
Lit un secteur E15F 8D A0	du RamDi BSR	sk \$E101	Calcule ptr sur secteur ram	E203 E205			LDA CMPA	\$03,X ,U+	Charge le caractère   Si caractère correct,
E161 34 07	PSHS	B,A,CC	Sur Secteur rail	E207			BEQ	\$E1FD	comparaison suivante
E163 10 9E 4F	LDY	<\$4F	Ptr sur buffer secteur	E209			INC	<\$4E	Code d'erreur <> de 0
E166 34 20 E168 20 12	PSHS BRA	Y \$E17C	Empile ptr destination Copie le secteur	E20B E20D			LDB BITB	,X #\$01	Lit status disque   Attend la fin
E100 ZU 1Z	AAD	\$EI/C	copie le secteur	E20D			BNE	#\$01 \$E20B	du secteur
Ecrit un secteu					C5 01		BITB	#\$01	Si pas fin de secteur,
E16A 8D 95 E16C 34 07	BSR PSHS	\$E101 B,A,CC	Calcule ptr sur secteur ram	E213 E215			BNE PULS	\$E1FD CC,U	caractère suivant
E16E 34 10	PSHS	X X	Empile ptr destination	E217			TST	<\$4E	Si pas d'erreur,
E170 DC 55	LDD	<\$55	17 7	E219	27 51		BEQ	\$E26C	teste et sort
E172 9E 6C E174 1E 01	LDX EXG	<\$6C D,X	Echange paramètres Ram source et		Fixe 1 86 20	'erreur d	e vérifi LDA	cation #\$20	Code "Erreur de vérification"
E176 DD 55	STD	<\$55	destination		20 63		BRA	\$E282	Fixe l'erreur et sort
E178 9F 6C	STX	<\$6C							
E17A 9E 4F	LDX	<\$4F	Lit ptr dans DKBUF		Toato	la proton	tion dia	auo++o	
Module de copie	de sect	eur Ram		E21F	34 04	la protec	PSHS	В	
E17C 1A 50	ORCC	#\$50	Gel des interruptions	E221	C6 A8		LDB	#\$A8	Code "Write Sector"
E17E 9F 6E E180 86 09	STX LDA	<\$6E #\$09	Sauve ptr de lecture   8 (+1) blocs	E223	BD E0 BD E0		JSR JSR	\$E0ED \$E0F0	Lance l'opération lecteur Temporisation
E182 34 02	PSHS	A	de 32 octets		A6 84		LDA	,X	Lit le status
E184 6A E4	DEC	,S	Si secteur entièrement	E22B	BD E0	EB	JSR	\$E0EB	Lance l'interruption lecteur
E186 27 2F Lit le buffer	BEQ	\$E1B7	écrit, sort		35 04 85 40		PULS BITA	B #\$40	Si disquette non protégée,
E188 9E 6E	LDX	<\$6E	Récupère ptr de lecture		27 04		BEQ	\$E238	sort sans erreur
E18A DC 55	LDD	<\$55	Lit params Ram source	E234	86 01		LDA	#\$01	Code "disquette protégée"
E18C 8D 2D E18E 86 08	BSR LDA	\$E1BB #\$08	Commute sur Ram source		20 4A		BRA atte non	\$E282 protégée en écr	Fixe l'erreur et sort
E190 EE 81	LDU	πγου ,X++		E238		si aisqu	CLRA	protegee en eer	Pas d'erreur dans CC
E192 10 AE 81	LDY	, X++	Lit et empile	E239	39		RTS		
E195 34 60 E197 4A	PSHS DECA	U,Y	32 octets		Effect	ue l'opér	ation di	sane	
E198 26 F6	BNE	\$E190		E23A	96 4C		LDA	<\$4C	Initialise registre
E19A 9F 6E	STX	<\$6E	Sauve ptr de lecture		A7 02		STA	\$02,X	disque pour le secteur
Ecrit le buffer E19C AE E8 21	LDX	\$21,S	Décale le ptr		1A 50 BD E0		ORCC JSR	#\$50 \$E0ED	Gel des interruptions Lance l'opération lecteur
E19F 30 88 20	LEAX	\$20,X	destination de	E243	DE 4F		LDU	<\$4F	Ptr sur buffer de secteur
E1A2 AF E8 21 E1A5 DC 6C	STX	\$21,S	32 octets	E245	39		RTS		
E1A7 8D 12	LDD BSR	<\$6C \$E1BB	Lit params Ram destination Commute sur Ram destination		Lit un	secteur			
E1A9 86 08	LDA	#\$08			96 49		LDA	<\$49	Lit numéro de lecteur
E1AB 35 60 E1AD 10 AF 83	PULS STY	Y,U ,X	Dépile et écrit		81 04 10 27		CMPA LBEQ	#\$04 \$E15F	Si lecteur RamDisk, lit secteur RamDisk
E1B0 EF 83	STU	,X	32 octets		8D 36		BSR	\$E286	Positionne tête sur piste
E1B2 4A	DECA			E250	25 E7		BCS	\$E239	Si erreur, sort
E1B3 26 F6 E1B5 20 CD	BNE BRA	\$E1AB \$E184	Pour 8 séries de 32 octets	E252 E254	C6 88 34 41		LDB PSHS	#\$88 U,CC	Code "Read Sector"
Sortie du progr		Antol	TOUT O BOLLED WE 32 UCLEUD	E256			BSR	\$E23A	Effectue l'opération disque
E1B7 32 63	LEAS	\$03,S	Rétablit la pile		E6 84		LDB	, X	Lit status disque
E1B9 35 07	PULS	CC,A,B	I	E25A E25C	C5 02 27 06		BITB BEQ	#\$02 \$E264	Si caractère pas arrivé, passe
Commutation de	rams				A6 03		LDA	\$03,X	Lit le caractère
Commucacion ac									

E260 A7 C0 STA ,U+ E262 20 F4 BRA \$E258 E264 C5 01 BITB #\$01	Mémorise le caractère lu Caractère suivant   Si lecteur non libéré,	Fixe l'erreur d E305 86 10 E307 16 FF 78	e lecteur LDA #\$10 LBRA \$E282	Code "Lecteur non prêt" Fixe l'erreur et sort
E266 26 F0 BNE \$2258 E268 35 41 PULS CC,U E26A 20 00 BRA \$E26C Teste si erreur d'opération disque E26C C5 04 BITB #\$04 E26E 26 10 BNE \$E280 E270 C5 08 BITB #\$08 E272 26 09 BNE \$E27D	boucle Restitue les interruptions Pourquoi pas    Si LostData à 1,   erreur de piste   Si CRCError à 1,   erreur sur les données	Lecture du numé E30A C6 C0 E30C 8D 27 E30E 17 FF 5F E311 25 03 E313 E6 02 E315 4F E316 39	ro de piste sur le disc LDB #\$C0 BSR \$E335 LBSR \$E270 BCS \$E316 LDB \$02,X CLRA RTS	que Code "Read Address" Lance l'opération Teste si erreur Si erreur, sort Récupère numéro de piste Pas d'erreur dans CC
E274 C5 10 BITE #\$10 E276 26 02 BNE \$E27A E278 4FF CLRA E279 39 RTS  Fixe l'erreur de secteur E27A 86 04 LDA #\$04 E27C 7D FCB \$7D >TST Fixe l'erreur sur les données E27D 86 08 LDA #\$08 E27F 7D FCB \$7D >TST	Code d'erreur de données	Déplace la tête E317 E7 01 E319 D6 4B E31B E7 03 E31D C6 10 E31F 8D 14 E321 34 20 E323 BD E0 FB E326 E6 01 E328 35 A0	du lecteur STB \$01,X LDB <\$4B STB \$03,X LDB #\$10 BSR \$5335 PSHS Y JSR \$E0FB LDB \$01,X PULS Y,PC	Fixe position actuelle   Fixe position   de destination   Code "Seek"   Lance l'opération   Temporisation   Lit position actuelle
Fixe l'erreur de piste E280 86 02 LDA #\$02 E282 97 4E STA <\$4E E284 43 COMA E285 39 RTS	Code d'erreur de piste Fixe code d'erreur Erreur dans CC	Pointe sur posi E32A 10 8E 60 51 E32E 96 49 E330 84 02 E332 31 A6 E334 39	tion de tête LDY #\$6051 LDA <\$49 ANDA #\$02 LEAY A,Y RTS	Ptr sur positions de têtes Lit numéro de lecteur Isole offset Positionne sur bon registre
E286 17 00 A1 LBSR \$E32A E289 EC A4 LDD ,Y E28B 84 80 ANDA #\$80 E28D 27 04 BEQ \$E293 E28F 8D 79 BSR \$E30A E291 25 0D BCS \$E2A0 E293 D1 4B CMPB \$44 E295 27 03 BEQ \$E29A	Ptr sur position de tête Lit position de tête   Si tête déjà déplacée,   passe Teste si bonne piste lecteur Si erreur, sort   Si sur piste demandée,   sort	Effectue une op E335 BD E0 ED E338 E6 84 E33A C5 01 E33C 26 FA E33E 39		Lance l'opération lecteur Lit bit de status Tant que lecteur occupé, attend
E297 BD E3 17 JSR \$E317 E29A 4F CLRA E29B E7 01 STB \$01,X E29D ED A4 STD ,Y E29F 39 RTS	Déplace la tête du lecteur Sur 16 bits Fixe piste actuelle Fixe position de tête	Recherche de la E33F 17 FF 68 E342 25 12 E344 5F E345 8D EE E347 C5 04	LBSR \$E2AA BCS \$E356 CLRB BSR \$E335 BITB #\$04	Détection présence disque Si erreur, sort Code "Restore" Lance l'opération   Si piste 0 atteinte,
Initialise le positionnement des têtes E2A0 CC 80 00 LDD #\$8000 E2A3 DD 51 STD <\$51 E2A5 DD 53 STD <\$53 E2A7 DD 57 STD <\$57 E2A9 39 RTS	Flag de reset des registres   Initialise la position   des têtes   Initialise reset contrôleur	E349 26 02 E34B 27 B8 E34D 17 FD AB E350 8D D8 E352 6F A4 E354 6F 21 E356 39	BNE \$834D BEQ \$8305 LBSR \$E0FB BSR \$832A CLR ,Y CLR \$01,Y	sort sans erreur Sinon "Lecteur non prêt" Temporisation Ptr sur position tête   Registre de tête   en position \$0000
Détection de présence du disque E2AA A6 01 LDA \$01,X E2AC A7 03 STA \$03,X E2AE C6 10 LDB \$\$10 E2BO BD E0 ED JSR \$E0ED E2B3 BD E0 EB JSR \$E0EB Détection de présence du lecteur E2B6 A6 84 LDA ,X E2B8 84 02 ANDA \$\$58 E2BC 10 8E 82 00 LDY \$\$8200 E2C0 31 3F LEAY -\$01,Y E2C2 27 3B BEQ \$\$22FF E2C4 A6 84 LDA ,X E2C6 84 02 ANDA \$\$50 E2C6 91 58 CMPA \$\$58 E2CA 27 F4 BEQ \$\$20C E2CA 27 F4 BEQ	Copie position actuelle dans position demandée Code "Seek" Lance l'opération lecteur Lance l'interruption lecteur Lit le status Mémorise l'état du bit de détection de l'index Compteur pour une piste Si fin de décomptage, erreur "lecteur non prêt" Tant que le bit de détection d'index n'a pas changé d'état, boucle sur le décomptage 7 tentatives maximum Protège bits d'interruptions Gel des interruptions Lit le status Attend le passage de l'index Temporisation de 20ms Lit le status Augmente le compteur Boucle jusqu'au prochain passage de l'index Rétablit les interruptions Si le passage d'index suivant n'a pas été détecté entre 178 et 186 ms, tentative suivante Commute bit "NotReady"	Routine de form  E357 34 7F  E359 BD E0 25  E35C 96 49  E35E 81 04  E360 10 27 00 32  E364 8D 3C  E366 8D 43  E368 17 FC C5  E368 17 FF D1  E36E 25 2B  E370 17 FE AC  E373 25 26  E373 25 26  E375 0F 4A  E377 0F 4B  E379 86 03  E37B 97 6C  E37D 17 00 9E  E380 17 01 26  E383 24 06  E385 0A 6C  E387 26 F4  E389 20 10  E388 A6 01  E388 A6 01  E388 A6 01  E388 A6 01  E389 20 10  E388 A6  E387 27 05  E391 17 01 50  E394 20 E3  E395 17 01 50  E394 20 E3  E396 17 01 5B  E399 0F D3  E398 35 02  E399 1E 8A  E397 44  E3A0 35 FE	atage d'une disquette PSHS U,Y,X,DP,B,A, JSR \$E025 LDA <\$49 CMPA #504 LBEQ \$E396 BSR \$E3AB BSR \$E3AB BSR \$E33F BCS \$E39B LBSR \$E21F BCS \$E39B LBSR \$E4B LDA #503 STA <\$6C LBSR \$E4B LBSR \$E4B LBSR \$E4B BCC \$E38B DEC <\$6C BNE \$E37D BNE \$E37D BNE \$E37D BNE \$E37B LBSR \$E4B4 CLR <\$D3 PULS A EXG A,CC LSRA PULS A,B,DP,X,Y,U, ation  \$488	Initialise registres lecteur Lit numéro de lecteur Lit numéro de lecteur Si RamDisk, initialise catalogue et sort Initialise opération Fixe densité selon logiciel Sélectionne les bits lecteur Recherche de la piste 0 Si erreur, sort Teste protection disquette Si erreur, sort Efface registre piste DKTRK 3 tentatives maximum Formatage de la piste Vérification de la piste Si ok, piste suivante Si encore une tentative, nouvel essai Sinon, sort avec erreur Lit piste actuelle Si piste 79, initialise catalogue et sort Sinon, déplace la tête et piste suivante Initialise piste catalogue Récupère CC Restaure CC Active bit d'erreur PC  Efface la commande
Sortie si erreur E2FC 5A DECB	Pas d'erreur dans CC Temporisation de 234000µs    Si pas dernière tentative,	E3A4 84 80 E3A6 97 48 E3A8 0F 4E	ANDA #\$80 STA <\$48 CLR <\$4E	en conservant le   bit fixant la densité Efface le registre d'erreur

E3B0 8E 00 03 LI E3B3 C6 04 LI E3B5 A6 84 LI E3B7 A1 C0 C1 E3B9 27 09 B1 E3BB 5C LI E3BC 33 C5 LI E3BC 36 EE B1 E3C2 20 0F B1 E3C4 30 1F LI E3C6 6 03 B1 E3C8 30 88 1A LI E3C8 5A D1 E3CC 26 E7 B1 E3C0 A6 C4 E3D0 B7 E7 D8 S'	DU #\$E3D5 DX #\$0003 DB #\$04 DA ,X MPA ,U+ EQ \$E3C4 NCB EAU B,U DA ,U NNE \$E3B0 RA \$E3D3 EAX -\$01,X NE \$E3CB EAX \$1A,X ECB NE \$CB DA ,U TA \$E7D8 ULS X,PC	Ptr sur paramètres logiciels Ptr sur 3ème lettre applic. 4 caractères à comparer Si les caractères sont identiques, décrémente les compteurs Sinon, paramètres suivants Si pas fin de liste, nouvelle comparaison Sinon, sort Pour lettre suivante Pointe checksum application Caractère suivant Fixe la densité pour le formatage	E487 34 04 E489 E6 A0 E48B E7 C8 EC E48E 35 04	TST <\$D8 BMI \$E470 LDX #\$001E LDB #\$48 LDA #\$F8 STA <\$D0 LBSR \$E0F0 LDA #\$02 STB <\$D3 BITA <\$D0 BEQ \$E47B STB <\$D3 LEAX -\$01,X BNE \$E47B PULU B,X,PC numéro de secteur PSHS B LDB ,Y+ STB -\$14,U PULS B	Si formatage en double densité alors 30 mots à écrire et \$4E pour mot de remplissage Code "Write Track" initialisé Temporisation Bit pour test de transmission Reset status Attente de fin de l'opération d'écriture Ecrit le mot sur la piste Pour le nombre de mots convenu Saute au programme suivant Lit n° dans liste entrelacemt Ecrit en place n° de secteur
E3D5 52 45 47 F1 E3D8 6E F1 E3D9 80 F1 E3D9 80 F1 E3DA 43 49 50 F1 E3DE 80 F1 E3DF 4C 45 4D F1 E3E2 74 F1 E3E3 80 F1 E3E3 4 4C 4F 50 F1 E3E7 B5 F1 E3E8 00 F1 E3E9 53 45 47 F1 E3EC B6 F1	pérage de densité des CC "REG" CB \$6E CB \$80 CC "CIP" CB \$4A CB \$80 CC "LEM" CC "LEM" CC "LOP" CC "LOP" CC "LOP" CC "SEG" CC "SEG" CC SEG" CC SEG" CC SEG"	logiciels "GEREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "POLYPHONIA" Checksum de l'application Double densité "GESTION PRIVEE" Checksum de l'application Double densité - Fin de liste -	E492 FE 60 4F E495 6D 3F E497 26 E2 E499 96 D0 E49B 85 02 E49D 27 04 E49F D7 D3 E4A1 20 F6 E4A3 85 01 E4A5 26 F2 E4A7 35 C9	BRA \$E47B  'intervalle de piste si LDU \$604F  TST -\$01,Y  BNE \$E47B  LDA <\$D0  BITA #\$02  BEQ \$E4A3  STB <\$D3  BRA \$E499  BITA #\$01  BNE \$E499  PULS CC,DP,U,PC  la piste formatée  LDX #\$FTD0  TST <\$48  BGE \$E4CC  LDA #\$55	Sauve le caractère dernier secteur Ptr sur table de formatage Si pas dernier secteur, reste dans la routine Lit status disque Si pas fin de transmission, passe Sauve le caractère Caractère suivant Si pas fin de piste, caractère suivant Initialise registre disque Si pas de vérification demandée, sort Valeur pour remplisage
E3F2 C6 10 Li E3F4 6F 85 CI E3F6 5A Di E3F7 26 FB BI E3F9 30 88 10 Li E3FC 34 10 PR E3FC 34 10 PR E3FC 34 10 Li E401 86 01 Li E403 D6 4D Li E405 A7 84 SI E407 30 85 Li E404 81 10 CI E40A 81 81 CI E40A 81 81 CI E40A 81 81 CI E40A 81 81 CI E40A 81 E40A B1	es entrelacements DX #\$60D3 DB #\$10 LR B,X ECB NE \$23F4 EAX \$10,X SHS X DDX #\$60D3 DD #\$01 DB \$40 TTA ,X EAX B,X NCA MPA #\$10 HI \$E41C MPX ,S LO \$E414 EAX -\$10,X ST ,X EQ \$E405 EAX \$01,X	Ptr sur table entrelacements 16 octets à effacer  Efface table entrelacements  Empile ptr sur fin de table Ptr table entrelacements Départ avec secteur 1 Lit facteur d'entrelacement Ecrit numéro de secteur Décale ptr selon facteur Numéro de secteur + 1 Si secteur > à secteur   6, sort Si pas hors table, recherche secteur suivant Retour de pointeur Si place libre, enregistre secteur Sinon, teste	E4B2 8D 1A E4B4 4F E4B5 4C E4B6 97 4C E4B8 C6 03 E4BA D7 6C E4BC 17 FD 36 E4BF 24 05 E4C1 0A 6C E4C3 26 F7 E4C5 39 Secteur suivant E4C6 96 4C E4C8 81 10 E4CA 26 E9 E4CC 4F E4CD 39	SR	Remplit un secteur  Initialise secteur 1  3 tentatives maximum Vérifie le secteur Si ok, secteur suivant Tentative suivante  Si pas secteur 16, secteur suivant Pas d'erreur dans CC  Pointeur sur secteur Lit le numéro de lecteur Si pas RamDisk, remplit
Formatage d'une pir E41E 34 49 P: E420 1A 50 O E422 17 FF CA Li Sélection du type c E425 10 8E E5 62 Li E429 7D E7 D8 E1 E420 2A 04 Bi E420 10 8E E5 84 Li E432 4F CI E433 DE 4F Li E435 E6 A0 Li E437 27 0F Bi E439 1F 01 T E43B E6 A0 Li E5B E6 A	RA \$E40E ULS X,PC  ste  SHS U,DP,CC RCC \$\$50 BSR \$E3EF de secteur selon la de DY \$\$E562 ST \$E7D8 PL \$E432 DY \$\$E584 LRA DU \$\$4F LRA DU \$\$4F DB ,Y+ EQ \$E448 FR D,X DB ,Y+ TX ,U++ DX \$\$E47B TX ,U++	gel des interruptions Crée table entrelacements ensité Liste double densité Si simple densité sélectionnée, liste simple densité Pour 16 bits Ptr sur table de formatage Lit valeur itération Si fin de liste, sort Itération sur 16 bits Ecrit le mot à écrire Ecrit le nombre d'itérations Adresse de retour pour le PULS PC	E4E4 C6 50 E4E6 17 FE 4C E4E9 BD E0 FB E4EC 17 FE 3B E4EF 6C 21 E4F1 0C 4B E4F3 39 Initialisation	BME \$E4D9 BRA \$E4DC LDB \$E7D8 ANDB \$\$80 STA ,Y+ DECB BNE \$E4DE RTS  d'une piste vers l'intér LDB #\$50 LBSR \$E335 JSR \$E0FB LBSR \$E32A INC \$01,Y INC \$4B RTS  logique de la piste du ca secteurs de la piste LDX #\$0014 STX \$\$404 STX \$\$44D	selon densité Sinon, secteur 256 octets Lit la densité lecteur Isole bit de densité   Remplit le secteur avec la valeur convenue selon   la densité   cieur pour le formatage   code "Step-In" Lance l'opération Temporisation Pointe n° de piste actuelle Piste disque + 1 Piste moniteur + 1
E448 DE 4F LI E44A 96 4B LI E44C A7 4F S' E44E 8E E4 87 LI E451 AF C8 2B S' E454 8E E4 92 LI E457 AF C8 4E S' E45A 10 8E 60 D4 LI E45E 86 E7 LI E450 1F 8B TI	RA \$E435  DU \$\$4F  DA \$\$4B  TA \$0F, U  DX \$\$2B, U  DX \$\$487  TX \$2B, U  DX \$\$45492  TX \$4E, U  DY \$\$60D4  DA \$\$E7  FR A, DP  DX \$\$5010  DB \$\$FF	Série suivante  Ptr sur table de formatage Lit numéro de piste Ecrit en place de n° de piste   Pose le vecteur pour   n° de secteur suivant   Pose le vecteur pour   dernier secteur  Ptr sur table entrelacements   Fixe le DP   à \$E7   16 mots à écrire   Mot pour remplissage piste	E4F9 86 FF E4FB 8D D1 E4FD 86 08 E4FF 9A 48 E501 97 48 E503 5F E504 5C E505 D7 4C E507 17 FB 44 E50A 25 4D E50C C1 10 E50B 26 F4 Initialise la F	LDA #\$FF BSR \$E4CE LDA #\$08 ORA <\$48 STA <\$48 CLRB INCB STB <\$4C LBSR \$E04E BCS \$E559 CMPB #\$10 BME \$E504 AT LDA #\$01	Valeur pour remplissage Remplit le buffer de secteur Programme écriture du secteur avec vérification si demandée Secteur 1 demandé Sauve le secteur Si erreur, sort Pour les 16 secteurs de la piste Positionne sur

E512 97 4C E514 9E 4F E516 6F 84 E518 CC FF FE E51B ED 88 29 Initialise évent E51E 96 49 E520 26 2D E524 34 10 E526 8E E5 5A	STA LDX CLR LDD STD tuelleme LDA CMPA BNE PSHS LDX	<\$4C <\$4F ,X #\$FEFE \$29,X nt le secteur du <\$49 \$505 X #\$505 X	secteur 1 Pointeur sur secteur Premier octet de FAT à 0 Réserve les blocs de la piste catalogue nom pour RamDisk Lit numéro de lecteur   Si pas RamDisk, sauve le   secteur et sort   Fixe pointeur de secteur	E5DE 97 4C E5E0 C6 14 E5E2 4F E5E3 DD 4A E5E5 8D 56 E5E7 9F 4F E5E9 8D 6E E5EB 25 02 E5ED 0F F0 E5EF 39	STA LDB CLRA STD BSR STX BSR BCS CLR RTS	<\$4C #\$14 <\$4A \$E63D <\$4F \$E659 \$E5EF <\$F0	Programme la sauvegarde de la FAT  Rétablissement de FAT swapée Sauvegarde de la FAT Si erreur de disque, sort Clôture du fichier effectuée
E529 9F 4F E52B BD E0 4E	STX JSR CS de FA PULS STX LDA PSHS LEAX LDD STD STD STD	<\$4F \$E04E T pour le RamDis X <\$4F #\$10 X,A \$01,X #\$FEFE \$40,X \$60,X \$0080,X	sur le nom "RAM DISK" Sauve le secteur k (RamDisk de 128k) Réinitialise le pointeur de FAT 64 blocs à réserver Positionne au début de FAT Valeur pour réservation Réserve les blocs	Swap de la FAT E5F0 34 07 E5F2 9E ED E5F4 30 89 00 80 E5F8 A6 1F E5FD E6 88 7F E5FD A7 88 7F E600 E7 82 E602 9C ED E604 26 F2 E606 35 87	PSHS LDX LEAX LDA LDB STA STB CMPX BNE PULS	B,A,CC <sed \$0080,X -\$01,X \$7F,X \$7F,X ,-X <sed \$E5F8 CC,A,B,PC</sed </sed 	Pointeur en milieu de FAT Echange l'octet précédent avec le 127ème octet Déplace pointeur à rebours Fin de FAT ? Non, échange suivant
E545 ED 89 00 A0 E549 ED 81 E54B 6A E4 E54D 26 EC E54F 35 12 Sauve le secteur E551 0C 4C E553 17 FA F8 E556 25 01 E558 4F E559 39	STD STD DEC BNE PULS r de FAT INC LBSR BCS CLRA RTS	\$00A0,X ,X++ ,S \$E53B A,X <\$4C \$E04E \$E559	Pour tous les blocs Secteur 2 demandé Sauve le secteur Si erreur, sort Sort sans erreur	Charge la FAT E608 DC ED E60A OD 25 E60C 26 02 E60E DD 25 E610 93 25 E612 C1 80 E614 27 03 E616 9E ED E618 7D E619 9E 25 E61B 9F ED	LDD TST BNE STD SUBD CMPB BEQ LDX FCB LDX STX	<\$ED <\$25 \$8610 <\$25 <\$25 #\$80 \$8619 <\$ED \$7D >TST \$9E2 <\$25 <\$25	Pointeur sur FAT swapée FAT système initialisée ?   Non, initialise avec   pointeur sur FAT swapée   Si la différence entre les   deux est de 128 octets,   prend le pointeur système   Initialise les pointeurs
Nom officiel du E55A 52 41 4D 20 44 E55F 49 53 4B		k "RAM DISK"		E61D 9F 4F E61F 86 02 E621 8D 3C E623 25 CA	STX LDA BSR BCS	<\$4F #\$02 \$E65F \$E5EF	Chargement   de la FAT   Si erreur, sort
(1 octet d'itéra E562 OC 00 03 F5 E566 01 FE 01 00 E56A 01 00 01 01 E56E 01 01 01 F7 E572 16 4E 0C 00	ations / FCB FCB FCB FCB FCB	1 octet pour la \$0C,\$00,\$03,\$F \$01,\$FE,\$01,\$0 \$01,\$00,\$01,\$0 \$01,\$01,\$01,\$F \$16,\$4E,\$0C,\$0	5 0 1 1 7 0	E625 8D 0B E627 2B 08 E629 8D C5 E62B 30 89 00 80 E62F 9F ED E631 39	BSR BMI BSR LEAX STX RTS	\$E632 \$E631 \$E5F0 \$0080,X <\$ED	Contrôleur double densité ? Oui, swap de la FAT et pointeur courant en milieu de FAT
E576 03 F5 01 FB E57A 80 E5 80 E5 E57E 01 F7 2C 4E E582 00 00	FCB FCB FCB FCB	\$03,\$F5,\$01,\$F \$80,\$E5,\$80,\$E \$01,\$F7,\$2C,\$4 \$00,\$00	5	Teste la densi E632 34 05 E634 BD E0 EB E637 35 05 E639 7D E7 D8 E63C 39	PSHS JSR PULS TST RTS	B,CC \$E0EB CC,B \$E7D8	Lance l'interruption lecteur Teste densité lecteur
(1 octet d'itéra E584 03 00 03 00 E588 01 FF 01 00 E58C 01 00 01 01 E590 01 00 01 F7 E594 0C FF 03 00 E598 03 00 01 FB E59C 40 E5 40 E5 E5AO 01 F7 16 FF	FCB FCB FCB FCB FCB FCB FCB FCB FCB	1 octet pour la \$03,\$00,\$03,\$0 \$01,\$FE,\$01,\$0 \$01,\$00,\$01,\$0 \$01,\$00,\$01,\$F \$0C,\$FF,\$03,\$0 \$03,\$00,\$01,\$F \$40,\$E5,\$40,\$E \$01,\$F7,\$16,\$F	valeur) 0 1 1 7 0 B 5 F	Rétablit la FA' E63D 9E ED E63F 8D F1 E641 2B EE E643 30 88 80 E646 8D E7 E648 20 A6	I swapée LDX BSR BMI LEAX BSR BRA	<\$ED \$E632 \$E631 -\$80,X \$E62F \$E5F0	S'il s'agit d'une FAT double densité, repositionne le pointeur de FAT en début de secteur et rétablit la FAT swapée
E5A4 00 00	FCB TEME D'E	\$00,\$00 XPLOITATION LOGI	- Fin de la liste -	Charge 1e prem. E64A 86 03 E64C 9E E9 E64E 9F 4F E650 8D 0D	LDA LDX STX BSR	ur de catalogue #\$03 <\$E9 <\$4F \$E65F	N° du ler secteur catalogue   Pointeur sur buffer   catalogue initialisé   Chargement du secteur
Nom de fichier t E5A6 53 43 52 41 E5AA 54 43 48 20 E5AE 44 4F 53	temporai FCC	re pour la sauve "SCRATCH DOS"	garde	E652 25 E9 E654 39 Charge un sect	BCS RTS eur BSR	\$E63D \$E666	Si erreur, rétablit la FAT Sort sans erreur Charge le secteur
Clôture d'écritu E5B1 D6 F0 E5B3 C1 02 E5B5 27 25 E5B7 0A F0 E5B9 BD E6 98	ure LDB CMPB BEQ DEC JSR	<\$F0 #\$02 \$E5DC <\$F0 \$E698	Sauvegarde sans   écrasement ?   Oui, écrit FAT seule   Passe en sauveg. sans ecr.   Cherche fichier courant	Sauve un secter E659 86 08 E65B 8D 0B E65D 20 F3	BRA	\$E652 #\$08 \$E668 \$E652	Si erreur, rétablit la FAT    Sauve le   secteur   Si erreur, rétablit la FAT
E5BC 25 31 E5BE 5D 70 5 E5C1 17 00 B6 E5C4 25 29 E5C6 0C F0 E5C8 BD E6 98 E5CB 25 22 E5CD C6 0A E5CF 9E E7 E5D1 A6 85 E5D3 A7 A5	BCS TSTB BEQ LBSR BCS INC JSR BCS LDB LDX LDA STA	\$E55EF \$E5C6 \$E57A \$E5EF <\$F0 \$E698 \$E5EF #\$OA <\$E7 B,X B,Y	Si erreur disque, sort Fichier existe déjà? Non, pas d'effacement Effacement du fichier Si erreur, sort Retour en sauveg avec écrasmt Cherche fichier "SCRATCH.DOS" Si erreur, sort  Recopie le nom du fichier courant à la place	Charge un sector   E65F 97 4C   E661 C6 14   E663 4F   E664 DD 4A   E666 86 02   E668 97 48   E66A 10 9E E9   E66D 17 F9 94   E670 86 03   E672 39	STA LDB CLRA STD LDA STA LDY LBSR LDA RTS	piste 20 <\$4C #\$14 <\$4A #\$02 <\$48 <\$29 \$5004 #\$03	Sélection du secteur   Sélection   de la piste   20   Mode lecture sélectionné   Type d'opération programmé   Tr buffer catalogue dans Y   Opération disquette   Code d'erreur "entrée-sortie"   Sort avec ou sans erreur
E5D5 5A E5D6 2C F9 E5D8 8D 7F E5DA 25 13  E5DC 86 02	DECB BGE BSR BCS LDA	\$E5D1 \$E659 \$E5EF #\$02	de "SCRATCH.DOS"  Ecrit le secteur catalogue Si erreur de disque, sort	Sortie si erre E673 8D C8 Fixe l'erreur E675 97 E5 E677 43 E678 43	BSR STA COMA COMA	\$E63D <\$E5	Rétablit la FAT si swapée, stocke erreur système, erreur dans CC et rétablit code d'erreur

		`	•				
E679 39	RTS		Sort avec erreur	E718 86 05	LDA	#\$05	Code d'erreur "disque plein"
Dffacomont du f	iahian a			E71A C1 FF E71C 27 1B	CMPB	#\$FF	Si l'entrée est libre,
Effacement du f E67A A6 2D	LDA	ourant \$0D,Y	Premier bloc du fichier	E71C 27 1B E71E 31 A8 20	BEQ LEAY	\$E739 \$20,Y	prend la place.   Si toujours pas
E67C 97 F6	STA	<\$F6	sélectionné	E721 30 1F	LEAX	-\$01,X	d'entrée trouvée,
E67E 6F A4	CLR	, Y	Élimine le nom du fichier	E723 26 EF	BNE	\$E714	passe à l'entrée suivante.
E680 8D D7 E682 25 F1	BSR BCS	\$E659 \$E675	Ecrit le secteur catalogue Si erreur disque, sort	E725 OC 4C E727 96 4C	INC LDA	<\$4C <\$4C	Si tous les secteurs de catalogue ont été passés
E684 10 9E ED	LDY	<\$ED	disque, soit	E729 81 10	CMPA	#\$10	en revue,
E687 D6 F6	LDB	<\$F6	Efface	E72B 22 07	BHI	\$E734	erreur "disque plein"
E689 5C E68A A6 A5	INCB LDA	В, У	(met à \$FF)   tous les blocs	E72D 17 F8 D4 E730 86 03	LBSR LDA	\$E004 #\$03	Charge secteur suivant Code "erreur d'entrée-sortie"
E68C 6F A5	CLR	B,Y	du fichier	E732 20 D9	BRA	\$E70D	Boucle avec ou sans erreur
E68E 6A A5	DEC	В, У	courant				
E690 1F 89 E692 81 C0	TFR CMPA	A,B #\$C0	répertoriés   dans la FAT	Erreur si disqu E734 86 05	le plein LDA	#\$05	Code "disque plein"
E694 25 F3	BLO	\$E689	duis id rai	E736 7E E6 73	JMP	\$E673	Sort avec erreur
E696 4F	CLRA		Sortie sans erreur				
E697 39	RTS		I	Mise à jour du E739 9E E7	LDX	<\$E7	
Ouverture d'un	fichier			E73B D6 F0	LDB	<\$F0	Si la sauvegarde
E698 8D B0	BSR	\$E64A	Charge 1er secteur catalogue	E73D C1 03	CMPB	#\$03	avec écrasement
E69A 25 D9 E69C 25 D5	BCS BCS	\$E675 \$E673	Si erreur disque, sort Si erreur disque, sort	E73F 26 03 E741 8E E5 A6	BNE LDX	\$E744 #\$E5A6	est programmée, le fichier est nommé "SCRATCH.DOS"
E69E 8D 34	BSR	\$E6D4	Compteur de noms dans X	E744 C6 OA	LDB	#\$E5A6 #\$0A	est nomme scrarch.bos
E6A0 10 9E E9	LDY	<\$E9	Init. ptr sur les entrées	E746 A6 85	LDA	B,X	Recopie le
E6A3 DE E7 E6A5 D6 F0	LDU LDB	<\$E7 <\$F0	et sur nom de fichier Si la sauvegarde avec	E748 A7 A5 E74A 5A	STA DECB	В,У	nom de fichier dans le catalogue
E6A7 C1 03	CMPB	#\$03	écrasement est programmée,	E74B 2C F9	BGE	\$E746	dans le catalogue
E6A9 26 03	BNE	\$E6AE	le fichier recherché	E74D 96 EB	LDA	<\$EB	Recopie du type de fichier
E6AB CE E5 A6	LDU	#\$E5A6	s'appelle "SCRATCH.DOS"	E74F A7 2B	STA	\$OB,Y	dans le catalogue
E6AE 5F E6AF C1 0B	CLRB CMPB	#\$0B	Si le nom est trouvé,	E751 96 EC E753 D6 F6	LDA LDB	<\$EC <\$F6	Recopie du flag de fichier et du numéro de bloc
E6B1 24 2F	BHS	\$E6E2	récupère les paramètres.	E755 ED 2C	STD	\$OC,Y	courant dans le catalogue
E6B3 A6 A5	LDA	B,Y	Si on se trouve en fin	E757 16 FE FF	LBRA	\$E659	Sauve le secteur de catalogue
E6B5 81 FF E6B7 27 26	CMPA BEQ	#\$FF \$E6DF	de catalogue, sortie du programme.	Allocation d'ur	bloc		
E6B9 5C	INCB	¥2021	Sinon, compare le nom de	E75A D6 F6	LDB	<\$F6	Bloc de départ
E6BA A1 C0	CMPA	,U+	l'entrée avec nom de			'un bloc libre d	
E6BC 27 F1 E6BE 31 A8 20	BEQ LEAY	\$E6AF \$20,Y	fichier demandé   Passe à	E75C C1 50 E75E 22 0E	CMPB BHI	#80 \$E76E	Si bloc > à 80, ajuste l'offset du bloc
E6C1 30 1F	LEAX	-\$01,X	l'entrée	E760 5D	TSTB	QB70B	Si le bloc 0 est atteint,
E6C3 26 DE	BNE	\$E6A3	suivante	E761 27 11	BEQ	\$E774	recherche par symétrie
E6C5 0C 4C E6C7 96 4C	INC LDA	<\$4C <\$4C	Si le dernier   secteur du catalogue	E763 A6 A5 E765 81 FF	LDA CMPA	B,Y #\$FF	Si la place   est libre,
E6C9 81 10	CMPA	#\$10	est atteint, sort du	E767 27 2F	BEQ	\$E798	sort
E6CB 22 12	BHI	\$E6DF	programme	E769 5A	DECB		Décrémente le bloc
E6CD 17 F9 34 E6D0 86 03	LBSR LDA	\$E004 #\$03	sinon, secteur suivant Code "erreur d'entrée-sortie"	E76A C1 50 E76C 23 F2	CMPB BLS	#80 \$E760	d'office, mais si le bloc est > à 80, rajoute 2 pour
E6D2 20 C8	BRA	\$E69C	Boucle avec ou sans erreur	E76E CB 02	ADDB	#\$02	établir une incrémentation
		entrées dans un		E770 C1 A1	CMPB	#161	Au-delà du dernier bloc ?
E6D4 8E 00 08 E6D7 F6 E7 D8	LDX LDB	#\$0008 \$E7D8	En cas de double densité, fixe le nombre d'entrées	E772 20 ED	BRA zmátrie	\$E761 d'un bloc libre (	Boucle pour test
E6DA 2A 02	BPL	\$E6DE	par secteur à 8, sinon	E774 C6 50	LDB	#80	Offset de départ (80)
E6DC 30 1C	LEAX	-\$04,X	à 4.	E776 86 05	LDA	#\$05	Init code erreur "Disk Full"
E6DE 39	RTS		I	E778 C1 A0 E77A 10 22 FE F7	CMPB LBHI	#160 \$E675	Si dernier test, sort avec erreur
Sortie si fichi	er non t	rouvé		E77E A6 A5	LDA	B,Y	Si la place
E6DF 5F	CLRB	ÁT CTD	Si fichier introuvable,	E780 81 FF	CMPA	#\$FF	est libre,
E6E0 20 1B	BRA	\$E6FD	secteur=0 et sort	E782 27 14 E784 34 04	BEQ PSHS	\$E798 B	sort Préserve l'offset de bloc
Récupère les pa				E786 C0 50	SUBB	#80	Calcule la symétrie
E6E2 E6 2B E6E4 D1 EB	LDB CMPB	\$0B,Y <\$EB	Si type de fichier non   toléré, poursuit la	E788 50 E789 CB 50	NEGB ADDB	#80	par rapport au   bloc 80
E6E6 26 D6	BNE	\$E6BE	recherche dans le catalogue	E78B A6 A5	LDA	B,Y	Si la place
E6E8 E6 2C	LDB	\$0C,Y	Si flag de fichier non	E78D 81 FF	CMPA	#\$FF	est libre,
E6EA D1 EC E6EC 26 D0	CMPB	<\$EC	toléré, poursuit la	E78F 27 05 E791 35 04	BEQ	\$E796 B	sort Restitue l'offset de bloc
E6EE D6 4C	BNE LDB	\$E6BE <\$4C	recherche dans catalogue   Stocke le	E793 5C	PULS INCB	D	Place
E6F0 A6 2D	LDA	\$OD,Y	premier bloc	E794 20 E0	BRA	\$E776	suivante
E6F2 97 F6	STA	<\$F6	du fichier	E796 32 61	LEAS	\$01,S	Rétablit la pile
E6F4 OF F5 E6F6 AE 2E	CLR LDX	<\$F5 \$0E,Y	Compteur de secteur à 0   Stocke le nombre d'octets	E798 6F A5 E79A 5A	CLR DECB	В, У	Valide la place du bloc Ajuste et stocke
E6F8 9F F7	STX	<\$F7	dans le dernier secteur	E79B D7 F9	STB	<\$F9	le numéro de bloc
E6FA 10 9F FA	STY	<\$FA	Stocke pointeur d'entrée	E79D 4F	CLRA		Sort sans erreur
E6FD D7 F9 E6FF 20 95	STB BRA	<\$F9 \$E696	Numéro secteur catalogue Retour sans erreur	E79E 39	RTS		
		72070	NOOVAL DAND CITCUI			ration sur un bl	
Création d'un f		ARD	pl 1/h	E79F D6 F6	LDB	<\$F6	Numéro de bloc courant
E701 10 9E ED E704 8D 6E	LDY BSR	<\$ED \$E774	Bloc libre dans la FAT ?	E7A1 4F E7A2 54	CLRA LSRB		Calcule le numéro
E706 25 94	BCS	\$E69C	Non, sort avec erreur	E7A3 DD FB	STD	<\$FB	de piste
E708 D7 F6	STB	<\$F6	Stocke le numéro de bloc	E7A5 4C	INCA		Initialisation du compteur
E70A 17 FF 3D E70D 25 8B	LBSR BCS	\$E64A \$E69A	Charge ler secteur catalogue Si erreur, sort	E7A6 97 F5 E7A8 24 02	STA BCC	<\$F5 \$E7AC	de secteur Selon la parité du numéro
E70F 10 9E E9	LDY	\$E09A <\$E9	Pointeur sur buffer catalogue	E7AA 86 09	LDA	#\$09	de bloc, le premier secteur
E712 8D C0	BSR	\$E6D4	Nombre d'entrées par secteurs	E7AC 97 FA	STA	<\$FA	est le secteur 1 ou 9
E714 E6 A4 E716 27 21	LDB BEQ	,Y \$E739	Si l'entrée est effacée, prend la place.	E7AE 39	RTS		
711A 71 7T	אמה	ψ=137	Prema ta Prace.	I			

Identificateur de RomDisk (IDDI		E0A8 17 01 07	LBSR	\$E1B2	Reset du lecteur
E000 4D FCC "M" E001 54 FCC "T"	Contrôleur Thomson FAT 160 octets	EOAB 25 4E EOAD 96 4E	BCS LDA	\$E0FB <\$4E	Si erreur, sort   Si simple densité,
E002 44 FCC "D" E003 3A FCB \$3A	Double densité Checksum de l'identificateur	EOAF 81 43 EOB1 27 83	CMPA BEQ	#'C \$E036	lancement du boot QDD
		E0B3 86 02 E0B5 34 02	LDÃ PSHS	#\$02	2 tentatives
Indirections standard sur les o	Fonctions standard	E0B7 OF 58	CLR	A <\$58	Double densité initialisée
E007 16 00 96 LBRA \$E0A0 E00A 16 00 30 LBRA \$E03D	Lancement du boot Formatage	EOB9 OF 4A EOBB OF 4B	CLR CLR	<\$4A <\$4B	Piste 0 demandée
Indirections standard sur les o	pérations logiques	EOBD 86 01 EOBF 97 4C	LDA STA	#\$01 <\$4C	Secteur 1   demandé
E010 16 00 3C LBRA \$E04F	Chargement de la FAT Ouverture d'un fichier	EOC1 33 8D 81 3B	LEAU	>\$6200,PCR	Ptr sur buffer de boot
E013 16 00 42 LBRA \$E058 E016 16 00 48 LBRA \$E061	Effacement d'un fichier Ecriture d'un secteur	E0C5 DF 4F E0C7 17 03 88	STU LBSR	<\$4F \$E452	demandé Lit le secteur
E019 16 00 4E LBRA \$E06A E01C 16 00 54 LBRA \$E073	Création d'un fichier Allocation d'un bloc	EOCA 17 00 81 EOCD DE 4F	LBSR LDU	\$E14E	Eteint le moteur
E01F 16 00 5A LBRA \$E07C	Initialise opération sur bloc	EOCF 24 08	BCC	<\$4F \$E0D9	Lit ptr buffer secteur Si pas d'erreur passe
E022 16 00 60 LBRA \$E085	Clôture d'écriture pérations physiques	EOD1 96 58 EOD3 26 21	LDA BNE	<\$58 \$E0F6	Si toutes les densités ont été testées, sort
E025 16 FF FD LBRA \$E025 E028 16 FF FD LBRA \$E028	- Boucle à vide - - Boucle à vide -	E0D5 03 58 E0D7 20 E0	COM BRA	<\$58 \$E0B9	Passe en simple densité Nouvel essai
		EOD9 31 8D 81 A2	LEAY	>\$627F,PCR	Limite du décodage
Point d'entrée pour opération p E02B 34 46 PSHS U,B,A	ersonnalisée QDD	EODD 34 20 EODF 86 55	PSHS LDA	Y #\$55	en pile Checksum de départ
E02D 33 8C F8 LEAU <\$E028 E030 86 03 LDA #\$03	PCR Point d'entrée traitement Banque 3 demandée	E0E1 6A C4 E0E3 63 C4	DEC COM	, U	Décode les données
E032 20 5E BRA \$E092	Exécution programme	E0E5 AB C0	ADDA	, U+	Calcule le checksum
Point d'entrée pour lancement d E034 34 46 PSHS U,B,A	1 boot QDD	E0E7 11 A3 E4 E0EA 26 F5	CMPU BNE	,S \$E0E1	Si pas fin du décodage,   boucle
E036 33 8C CE LEAU <\$E007 E039 86 03 LDA #\$03	PCR Point d'entrée traitement Banque 3 demandée	EOEC 35 20 EOEE A1 C4	PULS CMPA	Y ,U	Rétablit la pile
E03B 20 55 BRA \$E092	Exécution programme	E0F0 26 09	BNE	\$E0FB	Si checksum incorrect,
Point d'entrée pour formatage Q E03D 34 46 PSHS U,B,A	DD	E0F2 6E 8D 81 0A Sortie si erre	JMP ur de boot	>\$6200,PCR	Sinon, exécute le boot
E03F 33 8C C8 LEAU <\$E00A E042 86 01 LDA #\$01	PCR Point d'entrée traitement Banque 1 demandée	E0F6 35 02 E0F8 4A	PULS DECA	A	   Tentative suivante
E044 20 48 BRA \$E08E	Exécution programme	E0F9 26 BA	BNE	\$E0B5	
Point d'entrée pour chargement E046 34 46 PSHS U.B.A	de la FAT sur floppy	EOFB OF 80 EOFD 6E 9F 00 1E	CLR JMP	<\$80 >[\$001E]	Flag "contrôleur absent" Lance l'application à froid
E048 33 8C C2 LEAU <\$E00D E04B 86 02 LDA #\$02	PCR Point d'entrée traitement Banque 2 demandée	Poutine d'avée	ution dec	fonctions standa	
E04D 20 3F BRA \$E08E	Exécution programme	E101 34 7F	PSHS	U,Y,X,DP,B,A,CC	
Point d'entrée pour ouverture d E04F 34 46 PSHS U,B,A	'un fichier sur floppy	E103 8D 22 E105 8D 2B	BSR BSR	\$E127 \$E132	Initialise registres Choix du lecteur
E051 33 8C BC LEAU <\$E010 E054 86 02 LDA #\$02	PCR Point d'entrée traitement Banque 2 demandée	E107 25 06 E109 8D 4C	BCS BSR	\$E10F \$E157	Si erreur, sort Exécute opération standard
E056 20 36 BRA \$E08E	Exécution programme	E10B 8D 41	BSR	\$E14E	Eteint le moteur
Point d'entrée pour effacement E058 34 46 PSHS U,B,A	d'un fichier sur floppy	E10D 24 07 E10F 35 02	BCC PULS	\$E116 A	Si erreur, test si QDD Récupère CC
E05A 33 8C B6 LEAU <\$E013 E05D 86 02 LDA #\$02	Point d'entrée traitement Banque 2 demandée	E111 1E 8A E113 44	EXG LSRA	A,CC	Restaure CC Bit d'erreur dans CC
E05F 20 2D BRA \$E08E	Exécution programme	E114 35 FE	PULS	A,B,DP,X,Y,U,PC	
Point d'entrée pour écriture d' E061 34 46 PSHS U,B,A	un secteur sur floppy	Sortie si pas E116 96 48	LDA	<\$48	Lit code commande
E063 33 8C B0 LEAU <\$E016 E066 86 02 LDA #\$02	PCR Point d'entrée traitement Banque 2 demandée	E118 81 01 E11A 26 08	CMPA BNE	#\$01 \$E124	Si pas reset contrôleur, sort sans erreur
E068 20 24 BRA \$E08E	Exécution programme	E11C 96 4E	LDA	<\$4E	Lit état contrôleur
Point d'entrée pour création d' E06A 34 46 PSHS U,B,A		E11E 81 43 E120 10 27 FF 09	CMPA LBEQ	#'C \$E02D	Si QDD demandé, reset contrôleur QDD
E06C 33 8C AA LEAU <\$E019 E06F 86 02 LDA #\$02	PCR Point d'entrée traitement Banque 2 demandée	E124 4F E125 20 E8	CLRA BRA	\$E10F	Pas d'erreur dans CC Sort du programme
E071 20 1B BRA \$E08E Point d'entrée pour allocation	Exécution programme	Initialisation			
E073 34 46 PSHS U,B,A		E127 1F 50	TFR	PC,D	PC dans D
E075 33 8C A4 LEAU <\$E01C E078 86 02 LDA #\$02	PCR Point d'entrée traitement Banque 2 demandée	E129 84 70 E12B 1F 8B	ANDA TFR	#\$70 A,DP	Fixe le DP M=\$20 TO=\$60
E07A 20 12 BRA \$E08E Point d'entrée pour initialisat	Exécution programme	E12D 30 8D 06 9F E131 39	LEAX RTS	>\$E7D0,PCR	Ptr registres disque
E07C 34 46 PSHS U,B,A	-				
E07E 33 8C 9E LEAU <\$E01F E081 86 02 LDA #\$02	PCR Point d'entrée traitement Banque 2 demandée	Choix du lecte E132 D6 49	ur LDB	<\$49	Lit numéro de lecteur
E083 20 09 BRA \$E08E Point d'entrée pour clôture d'é	Exécution programme	E134 C1 04 E136 10 24 03 EC	CMPB LBHS	#\$04 \$E526	Si >= à 4, erreur de lecteur
E085 34 46 PSHS U,B,A		E13A 96 48 E13C 81 01	LDA CMPA	<\$48 #\$01	Lit commande moniteur
E08A 86 02 LDA #\$02	Banque 2 demandée	E13E 26 02	BNE	\$E142	Si reset demandé, choisit le
E08C 20 00 BRA \$E08E	Exécution programme ROM et d'exécution du traitement	E140 CA 01 E142 33 8D 00 0D	ORB LEAU	#\$01 >\$E153,PCR	lecteur 1 Ptr table bits lecteurs
E08E C6 00 LDB #\$00 E090 34 04 PSHS B	Banque 0	E146 A6 C5 E148 A7 02	LDA STA	B,U \$02,X	Lit bits de lecteur Init registre disque
E092 A7 8D 07 42 STA >\$E7D8		E14A 97 57	STA	<\$57	Init registre système
E096 AD C4 JSR ,U E098 35 04 PULS B	Exécute le programme   Retour en	E14C 4F E14D 39	CLRA RTS		Pas d'erreur dans CC
E09A E7 8D 07 3A STB >\$E7D8 E09E 35 C6 PULS A,B,U,	PCR banque 0	Extinction du			ı
		E14E 86 40	LDA	#\$40	Code pour éteindre moteur
Lancement du boot floppy EOAO 17 00 84 LBSR \$E127	Initialise les registres	E150 A7 02 E152 39	STA RTS	\$02,X	Eteint le moteur
E0A3 0F 49 CLR <\$49 E0A5 17 00 8A LBSR \$E132	Lecteur O demandé Choix du lecteur	Table des bits	de lecte	ırs	•
250k y2102					

E153 41 FCB \$41 E154 01 FCB \$01	Lecteur 0 Lecteur 1	E208 6F A4 CLI E20A 6F 06 CLI		Tête en piste 0 Initialise registre piste
E155 42 FCB \$42 E156 02 FCB \$02	Lecteur 2 Lecteur 3	E20C 39 RT:		
		Temporisation de 86		**1
Module d'exécution des fonctions standa E157 86 02 LDA #\$02	2 tentatives	E20D 10 8E 00 6C LD E211 20 0A BR		Valeur de temporisation Effectue la boucle
E159 34 02 PSHS A E15B 96 48 LDA <\$48	maximum Lit code de commande	Temporisation de 14: E213 10 8E 07 50 LD		Valeur de temporisation
E15D 31 8D 00 51	Vecteur "reset contrôleur"   Si reset contrôleur	E217 20 04 BRA		Effectue la boucle
E163 26 30 BNE \$E195	demandé, traite	E219 10 8E 02 EC LD	Y #\$02EC	Valeur de temporisation
E165 31 8D 02 E9 LEAY >\$E452,PCR E169 85 02 BITA #\$02	Vecteur "lecture secteur"   Si lecture secteur	E21D 31 3F LEX E21F 26 FC BNI	E \$E21D	Boucle pour   temporisation
E16B 26 28 BNE \$E195 E16D 31 8D 00 BA LEAY >\$E22B,PCR	demandée, traite Vecteur "écriture secteur"	E221 39 RT:	S	
E171 85 08 BITA #\$08 E173 26 20 BNE \$E195	Si écriture secteur demandée, traite	Routine de passage ( E222 86 FF LD)		Fixe flag de simple
E175 31 8D 00 6F LEAY >\$E1E8,PCR	Vecteur "recherche piste 0"	E224 97 58 ST	A <\$58	densité   Pas d'erreur dans CC
E17B 26 18 BNE \$E195	Si piste 0 demandée,   traite	E226 4F CLI E227 39 RT		Pas d'effeur dans cc
E17D 31 8D 03 83 LEAY >\$E504,PCR E181 85 40 BITA #\$40	Vecteur "recherche piste"   Si recherche de piste	Routine de passage	en double densité	
E183 26 10 BNE \$E195 E185 31 8D 00 99 LEAY >\$E222,PCR	demandée, traite Vecteur "simple densité"	E228 OF 58 CLI E22A 39 RT		Fixe flag de double densité
E189 85 04 BITA #\$04 E18B 26 08 BNE \$E195	Si simple densité demandée, traite	Routine d'écriture		ı
E18D 31 8D 00 97 LEAY >\$E228,PCR	Vecteur "double densité"	E22B 17 02 D6 LB	SR \$E504	Recherche la piste
E191 85 10 BITA #\$10 E193 27 1A BEQ \$E1AF	Si double densité pas demandée, sort avec erreur	E22E 10 25 00 9E LBC E232 A6 01 LDC	A \$01,X	Si erreur, sort Lit le status disque
E195 AD A4 JSR ,Y E197 24 17 BCC \$E1B0	Exécute l'opération Si pas d'erreur, sort	E234 85 04 BI' E236 27 05 BE		Si bit de protection actif,
E199 96 4E LDA <\$4E E19B 85 51 BITA #\$51	Lit code d'erreur moniteur   Si erreur contrôleur/	E238 86 01 LD E23A 16 02 EB LB	Ä #\$01	initialise code "Disquette protégée" et sort
E19D 26 11 BNE \$E1BO	lecteur/protection, sort	E23D 96 58 LD	A <\$58	Si simple densité
E1A1 27 OC BEQ \$E1AF	Si dernière tentative,   sort	E23F 10 26 00 92 LB	ur double densité	demandée, traite
E1A3 OF 4E CLR <\$4E E1A5 81 08 CMPA #\$08	Efface code d'erreur   Si erreur sur le données,	E243 17 01 BA LB: E246 C6 19 LD:	В #\$19	Fixe la précompensation Ecriture automatique
E1A7 27 B2 BEQ \$E15B E1A9 8D 3D BSR \$E1E8	nouvelle tentative Recherche de la piste 0	E248 34 01 PSI E24A 17 01 49 LB		Protège le CC Initialise registres disque
E1AB 25 F2 BCS \$E19F E1AD 20 AC BRA \$E15B	Si erreur, nouvel essai Nouvelle tentative	Recherche du secteu E24D 10 8E 75 00 LD	r demandé	Compteur pour une piste
E1AF 53 COMB	Erreur dans CC	E251 31 3F LE	AY -\$01,Y	Si fin du décomptage,
E1BO 35 82 PULS A,PC		E253 10 27 02 9B LB E257 E6 84 LD	B ,X	erreur de secteur Lit status opération
Routine de reset du lecteur E1B2 8D 34 BSR \$E1E8	Recherche de la piste 0	E259 C5 02 BI' E25B 27 F4 BE		Si secteur pas trouvé, boucle
E1B4 25 31 BCS \$E1E7	Si erreur, sort	E25D A7 03 ST	à \$03,X	Réinitialise status
E1B6 86 01 LDA #\$01	Piste 1 demandée	E25F E6 84 LDI E261 2A FC BP	B,X	Attend fin de
E1BA 17 03 6F LBSR \$E52C	Déplace les têtes	E263 A7 03 ST	A \$03,X	transmission Ecrit un mot de synchro
E1BD C6 44 LDB #'D E1BF A6 01 LDA \$01,X	Code double densité Lit status lecteur	E265 E6 84 LDI E267 2A FC BP		Attend la fin de la transmission
E1C1 85 08 BITA #\$08 E1C3 27 02 BEQ \$E1C7	Si pas de détection de piste 0, double densité	E269 C6 FB LDI E26B E7 03 STI		Ecrit le marquage de données
E1C5 C6 43 LDB #'C E1C7 D7 4E STB <\$4E	Code simple densité Fixe le code densité	E26D 4F CLI E26E E6 84 LD	RA	256 caractères à écrire   Attend la fin de
Retour des têtes en piste Ó		E270 2A FC BP1	L \$E26E	la transmission
E1C9 8D 1D BSR \$E1E8 E1CB 0F 52 CLR <\$52	Recherche de la piste 0   Toute tête	E274 E7 03 ST	B \$03,X	Lit un caractère Enregistre le caractère
E1CD OF 54 CLR <\$54 E1CF 6F 84 CLR ,X	en piste 0 Eteint le moteur	E276 4A DE E277 26 F5 BN		Pour les 256 caractères
E1D1 OF 58 CLR <\$58	Initialise en double densité	E279 E6 84 LDI E27B C5 08 BI		Lit status opération Attend la fin
E1D3 DC E9 LDD <\$E9 E1D5 93 ED SUBD <\$ED	Récupère la valeur	E27D 27 FA BE E27F 17 FF 8B LB	Q \$E279	de l'opération Temporisation
E1D7 2C 05 BGE \$E1DE	absolue de la différence	E282 OD 48 TS	T <\$48	Si pas de vérification,
E1D9 43 COMA E1DA 53 COMB	entre le pointeur de FAT et le pointeur de buffer	E284 2A 4A BP: E286 17 02 83 LB:	SR \$E50C	sort Activation du lecteur
E1DB C3 00 01 ADDD #\$0001 E1DE 4D TSTA	Si différence > 256,	E289 C6 1B LDI E28B 17 01 08 LB		Lecture automatique Initialise registres disque
E1DF 26 05 BNE \$E1E6 E1E1 5D TSTB	double densité   Si différence < 128,	Recherche du secteu: E28E 86 04 LD		Compteur recherche marquage
E1E2 2A 02 BPL \$E1E6 E1E4 03 58 COM <\$58	double densité Sinon simple densité	E290 10 8E 75 00 LD E294 31 3F LE	Y #\$7500	Compteur pour une piste   Si fin du décomptage,
E1E6 4F CLRA	Pas d'erreur dans CC	E296 10 27 00 F7 LB	EQ \$E391	erreur de vérification
E1E7 39 RTS		E29A E6 84 LD: E29C C5 02 BI	TB #\$02	Lit status opération   Si secteur pas trouvé,
Recherche de la piste 0 E1E8 C6 64 LDB #\$64	100 tentatives maximum	E29E 27 F4 BE0 E2A0 E6 03 LD		boucle Réinitialise status disque
E1EA A6 01 LDA \$01,X E1EC 85 08 BITA #\$08	Lit status   Si piste 0 trouvée,	Recherche du marqua E2A2 4A DE		Si fin de décomptage,
E1EE 26 13 BNE \$E203 E1F0 96 57 LDA <\$57	sort Lit bits lecteur	E2A3 10 27 02 53 LBI E2A7 E6 84 LDI	EQ \$E4FA	erreur de piste Attend fin de
E1F2 8A 10 ORA #\$10		E2A9 2A FC BP:	L \$E2A7	transmission
E1F4 A7 02 STA \$02,X E1F6 84 EF ANDA #\$EF	Déplace   la tête	E2AB E6 03 LDI E2AD C1 FB CMI	PB #\$FB	Lit le caractère   Si pas marquage de données,
E1F8 A7 02 STA \$02,X E1FA 8D 1D BSR \$E219	 Temporisation	E2AF 26 F1 BNI		nouveau test
E1FC 5A DECB E1FD 10 27 03 25 LBEQ \$E526	Si dernière tentative,   erreur "Lecteur non prêt"	E2B1 4F CLI E2B2 E6 84 LDI	RA	256 caractères à vérifier   Attend fin de
E201 20 E7 BRA \$E1EA	Nouveau déplacement	E2B4 2A FC BP1	L \$E2B2	transmission
E203 8D 0E BSR \$E213 E205 17 03 52 LBSR \$E55A	Temporisation Ptr position de la tête	E2B6 E6 03 LD1 E2B8 E1 C0 CM1		Charge le caractère   Si caractère incorrect,

Controled Ext	citie c	D 90-331 V	SISION A (THIVII CT) - TEN	e banque		
E2BA 26 03	BNE	\$E2BF	exit	E368 E7 84 ST	ΓB ,X	"lecture donnée"
E2BC 4A	DECA	47070	Pour les 256	E36A E6 84 LD	OB , X	Attend fin de
E2BD 26 F3 Test de la vali	BNE dité de	\$E2B2 la vérification	caractères	E36C 2A FC BP E36E E6 03 LD		transmission Charge le caractère
E2BF E6 84	LDB	, X	Lit status opération	E370 E1 C0 CM	MPB ,U+	Si caractère incorrect,
E2C1 C5 08 E2C3 27 FA	BITB	#\$08 \$E2BF	Si pas fin d'opération,   boucle	E372 26 1B BN E374 4A DE		erreur de vérification Pour tout
E2C5 4D	BEQ TSTA	ŞEZBF	Si pas secteur entier	E375 26 F3 BN		le secteur
E2C6 10 26 00 C7	LBNE	\$E391	vérîfié, erreur	Lecture du CRC de d	données	
E2CA C5 04 E2CC 10 26 00 C1	BITB LBNE	#\$04 \$E391	Si CRC de données incorrect, erreur	E377 A6 84 LD E379 2A FC BP		Attend fin de transmission
E2D0 35 01	PULS	CC	Rétablit CC	E37B A6 03 LD		Lit le CRCHigh
E2D2 6F 84	CLR RTS	, Χ	Reset lecteur	E37D E6 84 LD E37F 2A FC BP		Attend fin de
E2D4 39	KIS		I	E37F 2A FC BP E381 E6 03 LD		transmission Lit le CRCLow
Ecriture d'un s					MPD ,S	Si CRC incorrect,
E2D5 17 01 39 E2D8 17 01 3D	LBSR LBSR	\$E411 \$E418	Fixe la précompensation Calcul du CRC pour le secteur	E386 26 07 BN E388 35 06 PU	NE \$E38F JLS A,B	erreur de vérification Rétablit la pile
E2DB 34 01	PSHS	CC	Préserve CC		JLS CC	Rétablit le CC
E2DD 34 06	PSHS	B,A	Empile le CRC	E38C 6F 84 CL E38E 39 RT		Reset du lecteur
Recherche le se E2DF 17 00 C7	LBSR	\$E3A9	Recherche le secteur	E30E 37 KI	15	
E2E2 10 25 02 0C	LBCS	\$E4F2	Si erreur, sort	Fixe l'erreur de vé		-2. 11. 1
Ecriture de 6 b E2E6 C6 FF	LDB	#\$FF	Passage en mode	E38F 35 06 PU E391 86 20 LD	JLS A,B DA #\$20	Rétablit la pile Code "erreur en vérification"
E2E8 E7 04	STB	\$04,X	"données"		BRA \$E4FC	Fixe l'erreur
E2EA 86 06 E2EC C6 24	LDA LDB	#\$06 #\$24	6 caractères à écrire   Passe en écriture	Initialisation des	registres dismue	
E2EE E7 84	STB	,X	données FM	E396 96 4C LD		Numéro de lecteur
E2F0 E6 84	LDB	, X	Attend fin de	E398 A7 05 ST		initialisé
E2F2 2A FC E2F4 6F 03	BPL CLR	\$E2F0 \$03,X	transmission Ecrit un caractère à 0	E39A 86 0A LD E39C A7 04 ST		Mode "synchro"
E2F6 4A	DECA		Pour les 6	E39E 86 A1 LD	DA #\$A1	initialisé
E2F7 26 F7 Ecriture du mar	BNE	\$E2F0	caractères	E3A0 A7 03 ST E3A2 1A 50 OR	TA \$03,X RCC #\$50	 Gel des interruptions
E2F9 E6 84	LDB	,X	Attend fin de	E3A4 DE 4F LD		Charge ptr buffer secteur
E2FB 2A FC	BPL	\$E2F9	transmission	E3A6 E7 84 ST		Fixe l'opération disque
E2FD CC FB C7 E300 ED 03	LDD STD	#\$FBC7 \$03,X	Passe en mode "synchro" et écrit marquage	E3A8 39 RT	rs .	
Ecriture du sec	teur sim	ple densité	•	Recherche du secteu		
E302 C6 FF E304 A6 84	LDB LDA	#\$FF ,X	Passe en mode "données"   Attend fin de	E3A9 86 C7 LD E3AB A7 04 ST		Passage en mode "synchro"
E306 2A FC	BPL	\$E304	transmission	E3AD 86 FE LD	DA #\$FÉ	Caractère de synchro
E308 A6 C0	LDA	,U+	Lit premier caractère	E3AF A7 03 ST		à rechercher
E30A ED 03 E30C 86 7F	STD LDA	\$03,X #\$7F	Enregistre premier caractère 127 caractères restants	E3B1 86 30 LD E3B3 DE 4F LD		Compteur de recherche Ptr buffer de secteur
E30E E6 84	LDB	, X	Attend fin de	E3B5 1A 50 OR	RCC #\$50	Gel des interruptions
E310 2A FC E312 E6 C0	BPL LDB	\$E30E ,U+	transmission Lit le caractère	Recherche du marqua E3B7 C6 38 LD		Passe en
E314 E7 03	STB	\$03,X	Sauve le caractère	E3B9 E7 84 ST	rb ,X	"lecture synchro"
E316 4A E317 26 F5	DECA	\$E30E	Pour tout	E3BB 10 8E 17 00 LD E3BF 31 3F LE		Compteur de recherche
E317 26 F5 Ecriture du CRC	BNE de donn		le secteur	E3BF 31 3F LE E3C1 27 3A BE		Si fin de décomptage, sort avec erreur
E319 E6 84	LDB	, X	Attend fin de	E3C3 E6 84 LD	DB ,X	Lit status opération
E31B 2A FC E31D 35 04	BPL PULS	\$E319 B	transmission Récupère CRCHigh/Low	E3C5 C5 01 BI E3C7 27 F6 BE	ITB #\$01 EO \$E3BF	Si pas de synchro, boucle
E31F E7 03	STB	\$03,X	Sauve CRCHigh/Low	E3C9 E6 03 LD	OB \$03,X	Reset status
E321 43 E322 26 F5	COMA BNE	\$E319	Si pas deuxième passe, boucle	Repérage du numéro E3CB C6 28 LD		Passe en
Clôture du sect			Doucle	E3CD E7 84 ST		"Lecture données"
E324 E6 84	LDB	,X \$E324	Attend fin de	E3CF E6 84 LD		Attend fin de
E326 2A FC E328 6F 03	BPL CLR	\$03,X	transmission Ecrit un mot à 0	E3D1 2A FC BP E3D3 E6 03 LD		transmission Lit le caractère
E32A E6 84	LDB	, X	Attend fin de		MPB <\$4B	Si piste incorrecte,
E32C 2A FC Passage du rest	BPL e du sec	\$E32A teur simple dens	transmission	E3D7 26 21 BN Repérage du numéro		recherche suivante
E32E C6 20	LDB	#\$20	Passe en mode	E3D9 E6 84 LD	OB , X	Attend fin de
E330 E7 84 E332 E6 84	STB LDB	, X , X	"lecture données" Attend fin de	E3DB 2A FC BP E3DD E6 03 LD		transmission Lit le caractère
E334 2A FC	BPL	\$E332	transmission	E3DF 26 19 BN	NE \$E3FA	Si pas 0, recherche suivante
E336 E6 03	LDB	\$03,X	Lit le caractère à perte	Repérage du numéro		
E338 43 E339 26 F7	COMA BNE	\$E332	2 fois de   suite	E3E1 E6 84 LD E3E3 2A FC BP		Attend fin de transmission
E33B 32 7E	LEAS	-\$02,S	Rétablit la pile	E3E5 E6 03 LD	DB \$03,X	Lit le caractère
E33D 17 FE CD Test de vérific	LBSR	\$E20D	Temporisation	E3E7 D1 4C CM E3E9 26 0F BN	MPB <\$4C NE \$E3FA	Si secteur incorrect, recherche suivante
E340 OD 48	TST	<\$48	Si pas de vérification	Repérage de la dens	sité (toujours 0)	
E342 2A 44 E344 17 01 C5	BPL LBSR	\$E388 \$E50C	demandée, sort Activation du lecteur	E3EB E6 84 LD E3ED 2A FC BP		Attend fin de transmission
E347 17 00 5F	LBSR	\$E3A9	Recherche le secteur	E3EF E6 03 LD		Lit le caractère
E34A 25 43	BCS	\$E38F	Si erreur, sort	E3F1 26 07 BN		Si pas 0, recherche suivante
Recherche du ma E34C C6 FB	rquage d LDB	e donnees #\$FB	Mot de synchro		BSR \$E20D LRA	Temporisation Pas d'erreur dans CC
E34E E7 03	STB	\$03,X	à trouver	E3F7 A6 84 LD	DA ,X	
E350 86 80 E352 C6 38	LDA LDB	#\$80 #\$38	128 caractères à écrire   Passe en	E3F9 39 RT Recherche du secteu		rant
E354 E7 84	STB	, X	"lecture synchro"	E3FA 4A DE	ECA	Recherche du
E356 10 8E 01 00	LDY	#\$0100	Compteur pour recherche	E3FB 26 BA BN		secteur suivant
E35A 31 3F E35C 27 31	LEAY BEQ	-\$01,Y \$E38F	Si fin de décomptage, erreur de vérification	E3FD 53 C0 E3FE 20 F7 BR	DMB RA \$E3F7	Erreur dans CC Sort du programme
E35E E6 84	LDB	, X	1		·	
E360 C5 01 E362 27 F6	BITB BEO	#\$01 \$E35A	Si pas de synchro, boucle		ation pour double dens MPB #\$39	ite 
E364 E6 03	LDB	\$03,X	Reset du status	E402 2A 05 BP	PL \$E409	Si au-delà de piste 57,
Lecture du sect	eur simp		Dagge en	E404 CC 9F 20 LD E407 20 03 BR		séparateur actif
E366 C6 28	סחח	#\$28	Passe en	BK CO DY INTE	RA \$E40C	T

E409 CC 1F 22 LDD #\$1F22 E40C A7 07 STA \$07,X E40E E7 01 STB \$01,X E410 39 RTS	Sinon, séparateur inactif Fixe séparateur Fixe 256 mots par secteur	E4AC 17 FD 6E LBSR \$E21D Recherche du début des données E4AF C6 FB LDB #\$FB E4B1 E7 03 STB \$03,X	Temporisation    Fixe code de synchro   a trouver
Fixe la précompensation pour simpl E411 86 BF LDA #\$BF E413 A7 07 STA \$07, X E415 6F 01 CLR \$01, X E417 39 RTS	e densité Séparateur actif à \$3F Fixe séparateur Fixe 128 mots par secteur	E4B3     86     80     LDA     #\$80       E4B5     C6     38     LDB     #\$38       E4B7     E7     84     STB     ,X       E4B9     10     80     100     LDY     #\$0100       E4B9     31     3F     LEAY     -\$01,Y       E4BF     27     39     BEQ     \$E4FA	128 caractères à lire Passe en mode "lecture synchro" Compteur pour recherche Si fin du décomptage, erreur de piste
Calcul automatique du CRC identifi E418 DE 4F LDU <\$4F E41A 10 8E 00 80 LDY #\$0080 E41E CC BF 84 LDD #\$BF84 Calcul d'un CRC	cateur en simple densité Ptr buffer secteur 128 caractères à traiter Valeur CRC de départ	E4C1 E6 84 LDB ,X E4C3 C5 01 BITB #\$01 E4C5 27 F6 BEQ SE4BD Lecture du secteur simple densité E4C7 E6 03 LDB \$03,X E4C9 C6 28 LDB \$28	Lit status opération   Si pas de synchro,   boucle   Reset du status   Passage en mode
E421 34 06 PSHS B,A E423 A6 E4 LDA ,S E425 A8 C0 EORA ,U+ E427 34 02 PSHS A E429 44 LSRA	Empile le CRC Lit le CRCHigh Masque les bits sortants	E4CB E7 84 STB ,X E4CD E6 84 LDB ,X E4CF 2A FC BPL \$E4CD E4D1 E6 03 LDB \$03,X E4D3 E7 C0 STB ,U+	"lecture données"   Attend fin de   transmission   Charge le caractère   Ecrit le caractère
E42A 44 LSRA E42B 44 LSRA E42C 44 LSRA E42D A8 E4 EORA ,S E42F A7 E4 STA ,S E431 1F 89 TFR A,B	Masque les bits entrants	E4D5     4A     DECA       E4D6     26 F5     BNE     \$E4CD       Vérification de la validité de la le     E4D8     E6 84     LDB     ,X       E4DA     2A FC     BPL     \$E4D8     \$E4D8       E4DC     E6 03     LDB     \$03, X	Pour tout   le secteur cture   Attend fin de   transmission   Lit le CRCHigh/CRCLow
E431 54 LSRB E434 54 LSRB E435 54 LSRB E436 48 ASLA E437 48 ASLA	Ajuste masque pour M*2^5	E4DE 24 04 PSHS B E4DE 34 04 PSHS B E4E0 43 COMA E4E1 26 F5 BNE \$E4D8 E4E3 17 FF 32 LBSR \$E418 E4E6 1E 89 EXG A,B	Empile le CRCHigh/CRCLow   Si pas deuxième passe,   boucle   Calcule CRC pour les données Ajuste CRC pour comparaison
E438 48 ASLA E439 48 ASLA E43A E8 62 EORB \$02,S E43C E7 62 STB \$02,S E43E IF 89 TER A,B	pour M*2^12  Ajuste poids fort du  masque pour M*2^5 Poids fort pour M*2^5	E4E8 10 A3 E1 CMPD ,S++ E4EB 26 09 BNE \$E4F6 E4ED 35 01 PULS CC E4EF 6F 84 CLR ,X E4F1 39 RTS	Si CRC incorrect,   erreur sur les données Rétablit CC Reset lecteur
E440 A8 62 EGRA \$02,S E442 A7 61 STA \$01,S E444 58 ASLB E445 E8 E4 EGRB ,S E447 E7 62 STB \$02,S E449 32 61 LEAS \$01,S	XOR poids fort pour M*2^12 Sauve poids fort CRC Poids faible pour M*2^5 XOR poids faible pour M*2^1 Sauve poids faible CRC Rétablit la pile	Fixe 1'erreur de secteur E4F2 86 04 LDA #\$04 E4F4 20 06 BRA \$E4FC Fixe 1'erreur sur les données E4F6 86 08 LDA #\$08	Code "Erreur de secteur" Fixe l'erreur Code "Erreur sur les données"
E44B 31 3F LEAY -\$01,Y E44D 26 D4 BNE \$E423 E44F 35 06 PULS A,B E451 39 RTS	Caractère   suivant Récupère le CRC 	E4F8 20 02 BRA \$E4FC Fixe l'erreur de piste E4FA 86 02 LDA #\$02 Fixe l'erreur E4FC 97 4E STA <\$4E	Fixe l'erreur  Code "Erreur de piste"  Fixe l'erreur moniteur
Routine de lecture d'un secteur E452 17 00 AF LBSR \$E504 E455 10 25 00 98 LBCS \$E4F1 E459 34 01 BSHS CC E45B 96 58 LDA <\$58 E45D 26 43 BNE \$E4A2	Recherche la piste Si erreur, sort Protège CC Lit densité lecteur Si simple densité, traite	E4FE 6F 84 CLR ,X E500 35 01 PULS CC E502 43 COMA E503 39 RTS	Reset du lecteur Rétablit le CC Erreur dans CC
Lecture d'un secteur en double den E45F 17 FF 9E LBSR \$E400 E462 C6 1B LDB #\$1B E464 17 FF 2F LBSR \$E396 Recherche le secteur	sité Fixe la précompensation Lecture automatique Initialise registres disque	E504         8D 06         BSR         \$E\$0C           E506         25 03         BCS         \$E50B           E508         8D 22         BSR         \$E52C           E50A         4F         CLRA           E50B         39         RTS	Activation du lecteur Si erreur, sort Déplace les têtes Pas d'erreur dans CC
E467 86 04 LDA #\$04 E469 10 8E 75 00 LDY #\$7500 E46D 31 3F LEAY -\$01,Y E46F 10 27 00 7F LEEQ \$E4F2 E473 E6 84 LDB ,X E475 C5 02 BITB #\$02	Compteur recherche marquage Compteur pour une piste Si fin du décomptage, erreur de secteur Lit status opération Si secteur non trouvé,	Activation du lecteur E50C 10 8E 80 00 LDY #\$8000 E510 D6 57 LDB \$\$57 E512 CA 04 ORB #\$04 E514 E7 02 STB \$02,X	Compteur de test Récupère bits de lecteur
E477 27 F4 BEQ \$E46D Recherche du marquage de données E479 E6 03 LDB \$03,X E47B 4A DECA E47C 10 27 00 7A LBEQ \$E4FA E480 E6 84 LDB ,X	boucle  Reset du status   Si fin de décomptage,   erreur de piste   Attend fin de	E516 C4 FB	du lecteur    Si fin de décomptage,     "Lecteur non prêt" Lit status disque   Si lecteur non disponible,
E482 2A FC BPL SE480 E484 E6 03 LDB \$03,X E486 C1 FB CMPB #\$FB E488 26 F1 BNE \$E47B Lecture du secteur double densité	treno lin de transmission Lit le caractère   Si pas marquage de données,   boucle	E522 27 EC BBQ \$E510 E524 4F CLRA E525 39 RTS	test suivant Pas d'erreur dans CC
E48A 4F CLRA E48B E5 84 LDB ,X E48D 2A FC BPL \$E48B E48F E6 03 LDB \$03,X E491 E7 C0 STB ,U+	256 caractères à lire   Attend fin de   transmission Charge le caractère   Ecrit le caractère	E526 86 10 LDA #\$10 E528 34 01 PSHS CC E52A 20 DO BRA \$E4FC	
E493 4A DECA E494 26 F5 BNE \$E48B Test de validité de la lecture E496 E6 84 LDB ,X E498 C5 08 BITB #\$08 E49A 27 FA BEQ \$E496	Pour tout   le secteur   Lit status opération   Si pas fin opération,   boucle	B52C         17 FC EA         LBSR         \$E219           E52F         8D 29         BSR         \$E55A           E531         86 A4         LDB         ,Y           E533         96 57         LDA         <\$57	Temporisation Ptr sur position de tête Lit position actuelle Lit bits de lecteur Retire position demandée Si = 0, sort
E49C C5 04 BITB #\$04 E49E 26 56 BNE \$E4F6 E4AO 20 4B BRA \$E4ED Lecture d'un secteur en simple den	Si CRC incorrect,   erreur sur les données   Sort du programme	E539 2A 03 BPL \$E53E E53B 8A 20 ORA #\$20 E53D 50 NEGB E53E A7 02 STA \$02,X E540 8A 14 ORA #\$14	Si > à 0, recul de la tête   Sinon, avance de la tête et   valeur absolue intervalle   Fixe sens de déplacement
E4A2       17 FF 6C       LBSR       \$E411         E4A5       17 FF 01       LBSR       \$E3A9         E4A8       25 48       BCS       \$E4F2         E4AA       31 23       LEAY       \$03,Y	Fixe la précompensation Recherche le secteur Si erreur, sort Ajuste compteur tempo	E544 84 EB ANDA #\$EB E546 A7 02 STA \$02,X E548 17 FC CE LBSR \$22,X	Stimulation du déplacement pas à pas Temporisation

E54C 26 F2 B E54E 17 FC C2 L E551 8D 07 B E553 D6 4B L E555 E7 06 S E557 E7 A4 S	SR \$E55A ,DB <\$4B !TB \$06,X	Pour le nombre de déplacements convenu Temporisation   Ptr sur position de tête Lit numéro de piste Initialise piste disque Initialise position système
E560 84 02 A E562 31 A6 L	EAY >\$6052,PCR DA <\$49 NDA #\$02	Ptr positions têtes Lit numéro de lecteur Ajuste offset Ajuste ptr sur position

Identificateur	de Pombi	ek (IDDIGK)		1			
E000 4D E001 54	FCC	"M"	Contrôleur Thomson	Routine de form			
E002 44	FCC FCC	"T" "D"	FAT 160 octets Double densité	E0A0 34 7F E0A2 8D 50	PSHS BSR	U,Y,X,DP,B,A,CC \$E0F4	Initialise registres
E003 3A	FCB	\$3A	Checksum de l'identificateur	E0A4 8D 61 E0A6 17 00 A3	BSR LBSR	\$E107 \$E14C	Fixe densité de formatage Choix du lecteur
Indirections st E004 16 00 24	candard s	ur les opérations \$E02B	physiques Fonctions standard	E0A9 25 42 E0AB 17 00 CF	BCS LBSR	\$E0ED \$E17D	Si erreur, sort Recherche la piste 0
E007 16 00 2A	LBRA	\$E034	Lancement du boot	E0AE 25 3B	BCS	\$E0EB	Si erreur, sort
E00A 16 00 93	LBRA candard s	\$EOAO ur les opérations		E0B0 17 00 BE E0B3 25 36	LBSR BCS	\$E171 \$E0EB	Teste protection disquette Si erreur, sort
E00D 16 00 36 E010 16 00 3C	LBRA LBRA	\$E046 \$E04F	Chargement de la FAT Ouverture d'un fichier	Formatage de la EOB5 34 01	piste PSHS	CC	Protège flag interruptions
E013 16 00 42 E016 16 00 48	LBRA LBRA	\$E058 \$E061	Effacement d'un fichier Ecriture d'un secteur	E0B7 1A 50 E0B9 17 01 0A	ORCC LBSR	#\$50 \$E1C6	Gel des interruptions Prépare table entrelacements
E019 16 00 4E	LBRA	\$E06A	Création d'un fichier	E0BC 86 02	LDA	#\$02	2 tentatives
E01C 16 00 54 E01F 16 00 5A	LBRA LBRA	\$E073 \$E07C	Allocaton d'un bloc Initialise opération sur bloc	EOBE 34 02 EOCO 17 01 35	PSHS LBSR	A \$E1F8	maximum Crée liste des paramètres
E022 16 00 60 Indirections st	LBRA andard s	\$E085 ur les opérations	Clôture d'écriture	E0C3 17 01 5F E0C6 24 0B	LBSR BCC	\$E225 \$E0D3	Formate la piste Si pas d'erreur, suivante
E025 16 FF FD E028 16 FF FD	LBRA LBRA	\$E025 \$E028	- Boucle à vide - - Boucle à vide -	Sortie si erreu EOC8 6A E4			Tentative
				EOCA 26 F4	BNE	\$E0C0	suivante
E02B 34 46	pour ope: PSHS	ration standard f U,B,A	Toppy	EOCC 35 02 EOCE 35 01	PULS PULS	A CC	Rétablit la pile Dégel des interruptions
E02D 33 8C D4 E030 86 00	LEAU LDA	<\$E004,PCR #\$00	Point d'entrée traitement Banque 0 demandée	E0D0 43 E0D1 20 18	COMA BRA	\$E0EB	Erreur dans CC Sortie du programme
E032 20 5A Point d'entrée	BRA	\$E08E	Exécution programme	Piste suivante EOD3 35 02	PULS		Rétablit la pile
E034 34 46	PSHS	U,B,A	1.	E0D5 35 01	PULS	A CC	Dégel des interruptions
E036 33 8C CE E039 86 00	LEAU LDA	<\$E007,PCR #\$00	Point d'entrée traitement Banque 0 demandée	E0D7 96 4B E0D9 81 4F	LDA CMPA	<\$4B #\$4F	Lit numéro de piste   Si piste 79,
E03B 20 51 Point d'entrée	BRA pour for	\$E08E matage floppy	Exécution programme	EODB 27 05 EODD 17 03 4C	BEQ LBSR	\$E0E2 \$E42C	exit Déplace la tête d'une piste
E03D 34 46 E03F 33 8C C8	PSHS LEAU	U,B,A	Paint diantrás traitament	EOEO 20 D3 Clôt le formata	BRA	\$E0B5	Piste suivante
E042 86 01	LDA	<\$E00A,PCR #\$01	Point d'entrée traitement Banque 1 demandée	E0E2 17 03 5E	LBSR	\$E443	Initialise piste catalogue
E044 20 48 Point d'entrée	BRA pour cha	\$E08E rgement de la FAT	Exécution programme ! floppy	E0E5 25 04 E0E7 86 50	BCS LDA	\$E0EB #\$50	Si erreur, sort   Pose
E046 34 46 E048 33 8C C2	PSHS LEAU	U,B,A <\$E00D,PCR	Point d'entrée traitement	E0E9 97 4B E0EB 8D 7F	STA BSR	<\$4B \$E16C	piste 80 Extinction du moteur
E04B 86 02	LDA	#\$02	Banque 2 demandée	E0ED 35 02	PULS	À	Récupère CC
E04D 20 3F Point d'entrée			Exécution programme er floppy	E0EF 1E 8A E0F1 44	EXG LSRA	A,CC	Dégel des interruptions Bit d'erreur dans CC
E04F 34 46 E051 33 8C BC	PSHS LEAU	U,B,A <\$E010,PCR	 Point d'entrée traitement	EOF2 35 FE	PULS	A,B,DP,X,Y,U,PC	
E054 86 02 E056 20 36	LDA BRA	#\$02 \$E08E	Banque 2 demandée Exécution programme	Initialise regi E0F4 1F 50	stres TFR	PC,D	PC dans D
Point d'entrée	pour effa	acement d'un fich		E0F6 84 70	ANDA	#\$70	Fixe le DP
E058 34 46 E05A 33 8C B6	PSHS LEAU	U,B,A <\$E013,PCR	Point d'entrée traitement	E0FA 96 48	TFR LDA	A,DP <\$48	MO=\$20 TO=\$60 Lit code de commande
E05D 86 02 E05F 20 2D	LDA BRA	#\$02 \$E08E	Banque 2 demandée Exécution programme	EOFC 84 80 EOFE 97 48	ANDA STA	#\$80 <\$48	Garde bit de vérification
Point d'entrée E061 34 46	pour écr PSHS	iture d'un secteu U,B,A	r sur floppy	E100 30 8D 06 CC E104 0F 4E	LEAX CLR	>\$E7D0,PCR <\$4E	Ptr registres disque Efface code d'erreur
E063 33 8C B0 E066 86 02	LEAU LDA	<\$E016,PCR #\$02	Point d'entrée traitement	E106 39	RTS	.4.22	
E068 20 24	BRA	\$E08E	Banque 2 demandée Exécution programme			atage selon le ty	pe de logiciel
Point d'entrée E06A 34 46	pour crea	ation d'un fichie U,B,A	r sur floppy	E107 34 10 E109 CE E9 32	PSHS LDU	X #\$E932	 Ptr sur paramètres logiciels
E06C 33 8C AA E06F 86 02	LEAU LDA	<\$E019,PCR #\$02	Point d'entrée traitement Banque 2 demandée	E10C 8E 00 03 E10F C6 04	LDX LDB	#\$0003 #\$04	Ptr sur 3ème lettre applic. 4 caractères à comparer
E071 20 1B Point d'entrée	BRA	\$E08E	Exécution programme	E111 A6 84 E113 A1 C4	LDA CMPA	, X , U	Si les caractères sont identiques, décrémente
E073 34 46	PSHS	U,B,A		E115 27 09	BEQ	\$E120	les compteurs
E075 33 8C A4 E078 86 02	LEAU LDA	<\$E01C,PCR #\$02	Point d'entrée traitement Banque 2 demandée	E117 5C E118 33 C5	INCB LEAU	B,U	Sinon, paramètres suivants
E07A 20 12 Point d'entrée	BRA pour ini	\$E08E tialisation d'une	Exécution programme opération sur un bloc	E11A A6 C4 E11C 26 EE	LDA BNE	,U \$E10C	Si pas fin de liste, nouvelle comparaison
E07C 34 46 E07E 33 8C 9E	PSHS LEAU	U,B,A <\$E01F,PCR	Point d'entrée traitement	E11E 20 10 E120 30 1F	BRA LEAX	\$E130 -\$01,X	Sinon, sort   Pour lettre
E081 86 02	LDA	#\$02	Banque 2 demandée	E122 26 03	BNE	\$E127	suivante
E083 20 09 Point d'entrée		\$E08E ture d'écriture s	Exécution programme ur floppy	E124 8E 00 1A E127 33 41	LDX LEAU	#\$001A \$01,U	Pointe checksum application   Caractère
E085 34 46 E087 33 8C 98	PSHS LEAU	U,B,A <\$E022,PCR	 Point d'entrée traitement	E129 5A E12A 26 E5	DECB BNE	\$E111	suivant
E08A 86 02 E08C 20 00	LDA BRA	#\$02 \$E08E	Banque 2 demandée Exécution programme	E12C A6 C4 E12E 97 58	LDA STA	,U <\$58	Fixe la densité
Module de commu	utation d	e banque ROM et d	l'exécution du traitement	E130 35 90	PULS	X,PC	pour le formatage
E08E C6 01 E090 34 04	LDB PSHS	#\$01 B	Banque 1   pour retour			e de densité des	
E092 A7 8D 07 42 E096 AD C4	STA JSR	>\$E7D8,PCR ,U	Commute banque ROM Exécute le programme	E132 52 45 47 E135 6E	FCC FCB	"REG" \$6E	"GEREZ VOS FICHES" Checksum de l'application
E098 35 04 E09A E7 8D 07 3A	PULS STB	B >\$E7D8,PCR	Retour en banque 1	E136 FF E137 43 49 50	FCB FCC	\$FF "CIP"	Simple densité
E09E 35 C6	PULS	A,B,U,PC	Danque 1	E13A 4A	FCB	\$4A	Checksum de l'application
				E13B FF E13C 4C 45 4D	FCB FCC	\$FF "LEM"	Simple densité "MELODIA"
************* SYS	STEME D'E	XPLOITATION PHYSI	QUE FLOPPY ***********	E13F 74 E140 FF	FCB FCB	\$74 \$FF	Checksum de l'application Simple densité
E141 4C 4F 50 E144 B5	FCC FCB	"LOP" \$B5	"POLYPHONIA" Checksum de l'application	E146 53 45 47 E149 B6	FCC FCB	"SEG" \$B6	"GESTION PRIVEE3 Checksum de l'application
E145 00	FCB	\$00	Double densité	E14A 00	FCB	\$00	Double densité

	.,		
E14B 00 FCB \$00	- Fin de liste -	E1E7 AC E4 CMPX ,S E1E9 25 02 BLO \$E1ED	Si pas hors table, recherche secteur suivant
Choix du lecteur E14C 33 8D 00 18 LEAU >\$E168,PCR	Ptr table bits lecteurs	E1EB 30 10 LEAX -\$10,X E1ED 6D 84 TST ,X	Retour de pointeur   Si place libre,
E150 D6 49 LDB <\$49 E152 C1 04 CMPB #\$04	Lit numéro de lecteur   Si >= à 4,	E1EF 27 ED BEQ \$E1DE E1F1 30 01 LEAX \$01,X	enregistre secteur Sinon, teste place
E154 10 24 00 67 LBHS \$E1BF E158 96 48 LDA <\$48	erreur de lecteur Lit commande moniteur	E1F3 20 F2 BRA \$E1E7 E1F5 32 62 LEAS \$02,S	suivante Rétablit la pile
E15A 81 01 CMPA #\$01 E15C 26 02 BNE \$E160	Si reset demandé,   choisit le	E1F7 39 RTS	
E15E CA 01 ORB #\$01	lecteur 1	Prépare la liste des paramètres de pist	
E160 A6 C5 LDA B,U E162 A7 02 STA \$02,X	Lit bits de lecteur Init registre disque	E1F8 30 8D 7E D7 LEAX >\$60D3,PCR E1FC DE 4F LDU <\$4F	Ptr liste d'entrelacements Ptr buffer de secteur
E164 97 57 STA <\$57 E166 4F CLRA	Init registre système Pas d'erreur dans CC	E1FE E6 80 LDB ,X+ E200 27 1D BEO \$E21F	Lit le numéro de secteur Si fin de liste, sort
E167 39 RTS		E202 96 4B LDÃ <\$4B E204 A7 C4 STA ,U	Ecrit numéro de piste
Table des bits de lecteurs E168 41 FCB \$41	Lecteur 0	E206 6F 41 CLR \$01,U E208 E7 42 STB \$02,U	Ecrit numéro de face Ecrit numéro de secteur
E169 01 FCB \$01	Lecteur 1	E20A 10 8E 00 04 LDY #\$0004	4 paramètres en tout
E16A 42 FCB \$42 E16B 02 FCB \$02	Lecteur 2 Lecteur 3	E20E 96 58 LDA <\$58 E210 4C INCA	Ecrit la densité secteur
Extinction du moteur		E211 A7 43 STA \$03,U E213 27 0B BEO \$E220	   Calcul CRC double densité
E16C 86 40 LDA #\$40 E16E A7 02 STA \$02,X	Code pour éteindre moteur Eteint le moteur	E215 CC B2 30 LDD #\$B230 E218 17 03 90 LBSR \$E5AB	Valeur de départ CRC Calcul CRC simple densité
E170 39 RTS		E21B ED C1 STD ,U++ E21D 20 DF BRA \$E1FE	Ecrit le CRC dans la liste Secteur suivant
Test de la protection disquette	***	E21F 39 RTS	
E171 A6 01 LDA \$01,X E173 85 04 BITA #\$04	Lit status   Si disquette protégée,	Calcul du CRC de données pour liste dou E220 CC EF 21 LDD #\$EF21	Valeur de départ CRC
E175 26 02 BNE \$E179 E177 4F CLRA	erreur Pas d'erreur dans CC	E223 20 F3 BRA \$E218	Retour au programme
E178 39 RTS		Formatage d'une piste E225 86 10 LDA #\$10	16 secteurs
Erreur de protection disquette E179 86 01 LDA #\$01	Code "Disquette protégée"	E227 34 02 PSHS A E229 DE 4F LDU <\$4F	à formater Ptr du buffer secteur
E178 20 44 BRA \$E1C1	Fixe l'erreur	E22B 30 8D 05 A1 LEAX >\$E7D0,PCR	Ptr registres disque
Recherche de la piste 0		E22F 96 58 LDA <\$58 E231 10 26 00 F6 LBNE \$E32B	Si simple densité   demandée, traite
E17D 8D 26 BSR \$E1A5 E17F 25 23 BCS \$E1A4	Activation du lecteur Si erreur, sort	Attente de l'index E235 17 01 D5 LBSR \$E40D	Fixe la précompensation
E181 C6 64 LDB #\$64 E183 A6 01 LDA \$01,X	100 tentatives maximum Lit status	E238 E6 01 LDB \$01,X E23A C5 40 BITB #\$40	Attend l'index
E185 85 08 BITA #\$08 E187 26 14 BNE \$E19D	Si piste 0 trouvée,	E23C 27 FA BEQ \$E238 E23E E6 03 LDB \$03,X	Efface registre d'écriture
E189 96 57 LDA <\$57	Lit bits lecteur	E240 E6 84 LDB ,X	
E18B 8A 14 ORA #\$14 E18D A7 02 STA \$02,X	Déplace	E242 2A FA BPL \$E23E E244 E6 84 LDB ,X	Petite temporisation   préalable
E18F 84 EB ANDA #\$EB E191 A7 02 STA \$02,X	la tête	E246 2A FC BPL \$E244 Formatage d'une piste en double densité	
E193 17 03 02 LBSR \$E498 E196 5A DECB	Temporisation   Si dernière tentative,	E248 CC 4E FF LDD #\$4EFF E24B ED 03 STD \$03,X	Fixe le mode "donnée"
E197 10 27 00 24 LBEQ \$E1BF E19B 20 E6 BRA \$E183	erreur "Lecteur non prêt" Nouveau déplacement	E24D C6 04 LDB #\$04 E24F E7 84 STB ,X	Passe en formatage
E19D 17 02 F2 LBSR \$E492 E1AO 0F 4B CLR <\$4B	Temporisation Tête en piste 0	Ecriture de l'amorce de piste E251 86 1E LDA #\$1E	30 mots à écrire
E1A2 6F 06 CLR \$06,X	Initialise registre piste	E253 E6 84 LDB ,X	Attend fin de
		E257 C6 4E LDB #\$4E	transmission Ecrit un mot
Activation du lecteur E1A5 10 8E 80 00 LDY #\$8000	Compteur de test	E259 E7 03 STB \$03,X E25B 4A DECA	de valeur \$4E   Pour les
E1A9 D6 57 LDB <\$57 E1AB CA 04 ORB #\$04	Récupère bits de lecteur	E25C 26 F5 BNE \$E253 Ecriture de 12 blancs	30 mots d'amorce
E1AD E7 02 STB \$02,X E1AF C4 FB ANDB #\$FB	Stimulation du lecteur	E25E 86 0C LDA #\$0C E260 E6 84 LDB ,X	12 mots à écrire   Attend fin de
E1B1 E7 02 STB \$02,X E1B3 31 3F LEAY -\$01,Y	Si fin de décomptage,	E262 2A FC BPL \$E260 E264 6F 03 CLR \$03,X	transmission Ecrit un mot à 0
E1B5 27 08 BEQ \$E1BF	"Lecteur non prêt"	E266 4A DECA	Pour les
E1B7 E6 01 LDB \$01,X E1B9 C4 02 ANDB #\$02	Lit status disque   Si lecteur non disponible,	Ecriture des 3 mots de synchronisation	12 mots
E1BB 27 EC BEQ \$E1A9 E1BD 4F CLRA	test suivant Pas d'erreur dans CC	E269 E6 84 LDB ,X E26B 2A FC BPL \$E269	Attend fin de transmission
E1BE 39 RTS		E26D CC A1 0A LDD #\$A10A E270 ED 03 STD \$03,X	Passe en mode "synchro" et écrit mot de synchro
Fixe l'erreur de lecteur E1BF 86 10 LDA #\$10	Code "lecteur non prêt"	E272 E6 84 LDB ,X E274 2A FC BPL \$E272	Attend fin de transmission
E1C1 34 01 PSHS CC E1C3 16 04 16 LBRA \$E5DC	Restaure CC Fixe l'erreur	E276 A7 03 STA \$03,X E278 E6 84 LDB ,X	Ecrit mot de synchronisation Attend fin de
·	IIAC I CIICUI	E27A 2A FC BPL \$E278	transmission
Prépare la table des entrelacements E1C6 30 8D 7F 09 LEAX >\$60D3,PCR	Ptr sur table entrelacements	E27C A7 03 STA \$03,X	Ecrit mot de synchronisation
E1CA C6 10 LDB #\$10 E1CC 6F 85 CLR B,X	16 octets à effacer	E27E E6 84 LDB ,X E280 2A FC BPL \$E27E	Attend fin de transmission
E1CE 5A DECB E1CF 26 FB BNE \$E1CC	Efface table entrelacements	E282 CC FE FF LDD #\$FEFF E285 ED 03 STD \$03,X	Passe en mode "donnée" et écrit marquage
E1D1 30 88 10	Empile ptr sur	Ecriture de l'identification du secteur E287 86 06 LDA #\$06	
E1D4 34 10 F3N3 X E1D6 30 8D 7E F9 LEAX >\$60D3,PCR E1DA 86 01 LDA #\$01	Ptr table entrelacements Départ avec secteur 1	E289 E6 84 LDB ,X E28B 2A FC BPL \$E289	Attend fin de transmission
E1DC D6 4D LDB <\$4D	Lit facteur d'entrelacement	E28D E6 C0 LDB ,U+	Lit un paramètre
E1DE A7 84 STA ,X E1EO 30 85 LEAX B,X	Ecrit numéro de secteur Décale pointeur selon facteur	E28F E7 03 STB \$03,X E291 4A DECA	Ecrit un paramètre   Pour les 6
E1E2 4C INCA E1E3 81 10 CMPA #\$10	Numéro de secteur + 1   Si secteur > à secteur	E292 26 F5 BNE \$E289 Ecriture de la plage de battement	paramètres
E1E5 22 0E BHI ŞE1F5	16, sort	E294 86 16 LDA #\$16	22 mot à écrire

Controleur exte	erne c	D90-351 Ve	ersion A (THIVIFCT) - Zen	ie banque			
E296 E6 84	LDB	, X	Attend fin de	E33E CC FF FF	LDD	#\$FFFF	Passe en mode
E298 2A FC	BPL	\$E296	transmission	E341 ED 03	STD	\$03,X	"données"
E29A C6 4E E29C E7 03	LDB STB	#\$4E \$03,X	Ecrit un mot	E343 C6 24 E345 E7 84	LDB STB	#\$24 ,X	Passe en formatage
E29E 4A	DECA		Pour les 22	Ecriture de l'a	norce de	piste	
E29F 26 F5 Ecriture de 12 h	BNE	\$E296	mots	E347 86 10 E349 E6 84	LDA LDB	#\$10 ,X	16 mots à écrire   Attend fin de
E2A1 86 0C	LDA	#\$0C	12 mots à écrire	E34B 2A FC	BPL	\$E349	transmission
E2A3 E6 84 E2A5 2A FC	LDB BPL	,X \$E2A3	Attend fin de transmission	E34D C6 FF E34F E7 03	LDB STB	#\$FF \$03,X	Ecrit un mot à \$FF
E2A7 6F 03	CLR	\$03,X	Écrit un mot à 0	E351 4A	DECA		Pour les 16
E2A9 4A E2AA 26 F7	DECA BNE	\$E2A3	Pour les 12 blancs	E352 26 F5 Ecriture de la	BNE	\$E349	mots
Ecriture des tro				E354 86 06	LDA	#\$06	6 mots à écrire
E2AC E6 84 E2AE 2A FC	LDB BPL	,X \$E2AC	Attend fin de transmission	E356 E6 84	LDB BPL	,X \$E356	Attend fin de transmission
E2AE 2A FC E2BO CC A1 OA	LDD	\$EZAC #\$A10A	Passe en mode "synchro"	E358 2A FC E35A 6F 03	CLR	\$03,X	Ecrit un mot à 0
E2B3 ED 03	STD	\$03,X	et écrit mot de synchro	E35C 4A	DECA		Pour les 6
E2B5 E6 84 E2B7 2A FC	LDB BPL	,X \$E2B5	Attend fin de transmission	E35D 26 F7 Ecriture du marc	BNE mage d'i	\$E356 dentification	mots
E2B9 A7 03	STA	\$03,X	Écrit mot de synchronisation	E35F E6 84	LDB	, X	Attend fin de
E2BB E6 84 E2BD 2A FC	LDB BPL	,X \$E2BB	Attend fin de transmission	E361 2A FC E363 CC FE C7	BPL LDD	\$E35F #\$FEC7	transmission   Ecrit le marquage
E2BF A7 03	STA	\$03,X	Ecrit mot de synchronisation	E366 ED 03	STD	\$03,X	en mode "synchro"
Ecriture du març E2C1 E6 84	quage de LDB		Attend fin de	Ecriture de l'io E368 E6 84	dentifica LDB	teur de secteur ,X	Attend fin de
E2C3 2A FC	BPL	,X \$E2C1	transmission	E36A 2A FC	BPL	\$E368	transmission
E2C5 CC FB FF	LDD	#\$FBFF	Passe en mode "donnée"	E36C C6 FF	LDB	#\$FF	Lit premier paramètre
E2C8 ED 03 Ecriture du sect	STD eur doub	\$03,X Ne densité	et écrit le marquage	E36E A6 C0 E370 ED 03	LDA STD	,U+ \$03,X	et passe en mode "donnée" Sauve le premier paramètre
E2CA 4F	CLRA		256 mots à écrire	E372 86 05	LDA	#\$05	5 paramètres restants
E2CB E6 84 E2CD 2A FC	LDB BPL	,X \$E2CB	Attend fin de transmission	E374 E6 84 E376 2A FC	LDB BPL	,X \$E374	Attend fin de transmission
E2CF C6 E5	LDB	#\$E5	Ecrit un	E378 E6 C0	LDB	,U+	Lit le paramètre
E2D1 E7 03	STB	\$03,X	mot à \$E5	E37A E7 03	STB	\$03,X	Sauve le paramètre
E2D3 4A E2D4 26 F5	DECA BNE	\$E2CB	Pour les 256	E37C 4A E37D 26 F5	DECA BNE	\$E374	Pour tous les paramètres
Ecriture du CRC	de donné	es		Ecriture de la p	plage de	battement	1.2
E2D6 E6 84 E2D8 2A FC	LDB BPL	,X \$E2D6	Attend fin de transmission	E37F 86 0C E381 E6 84	LDA LDB	#\$0C ,X	12 mots à écrire   Attend fin de
E2DA C6 78	LDB	#\$78	Ecrit le	E383 2A FC	BPL	\$E381	transmission
E2DC E7 03	STB	\$03,X	CRCHigh	E385 C6 FF	LDB	#\$FF	Ecrit un mot
E2DE E6 84 E2E0 2A FC	LDB BPL	,X \$E2DE	Attend fin de transmission	E387 E7 03 E389 4A	STB DECA	\$03,X	à \$FF   Pour les 12
E2E2 C6 27	LDB	#\$27	Ecrit le	E38A 26 F5	BNE	\$E381	mots
E2E4 E7 03 Ecriture de la p	STB plage de	\$03,X battement	CRCLow	Ecriture de 6 b E38C 86 06	Lancs LDA	#\$06	6 mots à écrire
E2E6 86 2C	LDA	#\$2C	44 mots à écrire	E38E E6 84	LDB	, X	Attend fin de
E2E8 E6 84 E2EA 2A FC	LDB	,X \$E2E8	Attend fin de transmission	E390 2A FC E392 6F 03	BPL	\$E38E \$03,X	transmission Ecrit un mot à 0
E2EA 2A FC E2EC C6 4E	BPL LDB	\$E2E0 #\$4E	Ecrit un mot	E394 4A	CLR DECA	\$U3,A	Pour les 6
E2EE E7 03	STB	\$03,X	à \$4E	E395 26 F7	BNE	\$E38E	mots
E2F0 4A E2F1 26 F5	DECA BNE	\$E2E8	Pour les 44 mots	Ecriture du mar E397 E6 84	LDB	, X	Attend fin de
Secteur suivant				E399 2A FC	BPL	\$E397	transmission
E2F3 6A E4 E2F5 10 26 FF 65	DEC LBNE	,S \$E25E	Secteur   suivant	E39B CC FB C7 E39E ED 03	LDD STD	#\$FBC7 \$03,X	Ecrit le marquage en mode "synchro"
Ecriture jusqu'à	i l'index		'	Ecriture du sec	eur	400/11	
E2F9 A6 01 E2FB 85 40	LDA BITA	\$01,X #\$40	Lit status disque   Si index atteint,	E3A0 E6 84 E3A2 2A FC	LDB BPL	,X \$E3A0	Attend fin de transmission
E2FD 26 08	BNE	\$E307	exit	E3A4 CC E5 FF	LDD	#\$E5FF	Ecrit le premier caractère
E2FF A6 84	LDA	,X \$E2FF	Attend fin de	E3A7 ED 03 E3A9 86 7F	STD LDA	\$03,X	en mode "donnée" 127 caractères restants
E301 2A FC E303 E7 03	BPL STB	\$03,X	transmission Ecrit mot de remplissage	E3AB E6 84	LDB	#\$7F ,X	Attend fin de
E305 20 F2	BRA	\$E2F9	Mot suivant	E3AD 2A FC	BPL	\$E3AB	transmission
Test de demande E307 35 02	PULS	A	Rétablit la pile	E3AF C6 E5 E3B1 E7 03	LDB STB	#\$E5 \$03,X	Ecrit un caractère à \$E5
E309 6F 84	CLR	, X	Reset du lecteur	E3B3 4A	DECA	+	Pour tout
E30B 0D 48 E30D 2A 1B	TST BPL	<\$48 \$E32A	Si pas de vérification, sort du programme	E3B4 26 F5 Ecriture du CRC	BNE de donné	\$E3AB	le secteur
Vérification de	la piste	formatée		E3B6 E6 84	LDB	, X	Attend fin de
E30F 86 E5 E311 17 01 0C	LDA LBSR	#\$E5 \$E420	Valeur pour remplissage Remplit le secteur	E3B8 2A FC E3BA C6 5D	BPL LDB	\$E3B6 #\$5D	transmission   Ecrit le
E314 33 8D 7D BB E318 17 FE 8A	LEAU	>\$60D3,PCR	Ptr sur table entrelacements	E3BC E7 03	STB	\$03,X	CRCHigh
E318 17 FE 8A E31B A6 C0	LBSR LDA	\$E1A5 ,U+	Activation du lecteur Lit numéro de secteur	E3BE E6 84 E3CO 2A FC	LDB BPL	,X \$E3BE	Attend fin de transmission
E31D 27 0B	BEQ	\$E32A	Si fin de table, sort	E3C2 C6 30	LDB	#\$30	Ecrit le
E31F 97 4C	STÃ	<\$4C	Initialise numéro de secteur	E3C4 E7 03	STB	\$03,X	CRCLow
E321 34 40 E323 17 01 7B	PSHS LBSR	U \$E4A1	Vérifie le secteur	Ecriture de la 1 E3C6 86 16	LDA de	#\$16	22 mots à écrire
E326 35 40	PULS	Ü		E3C8 E6 84	LDB	, X	Attend fin de
E328 24 F1 E32A 39	BCC RTS	\$E31B	Si ok, secteur suivant	E3CA 2A FC E3CC C6 FF	BPL LDB	\$E3C8 #\$FF	transmission Ecrit un mot
			I	E3CE E7 03	STB	\$03,X	à \$FF
Formatage d'une E32B 17 02 6D			Five la prégompondation	E3D0 4A E3D1 26 F5	DECA BNE	\$E3C8	Pour les 22
Attend l'index	LBSR	\$E59B	Fixe la précompensation	Secteur suivant	BINE	\$E3C0	mots
E32E E6 01	LDB	\$01,X	1 200 1 200 2	E3D3 6A E4	DEC	, S	Secteur
E330 C5 40 E332 27 FA	BITB BEQ	#\$40 \$E32E	Attend l'index	E3D5 10 26 FF 7B	LBNE	\$E354	suivant
E334 E6 03	LDB	\$03,X	Efface registre d'écriture	E3D9 A6 01	LDA	\$01,X	Lit status disque
E336 E6 84 E338 2A FA	LDB BPL	,X \$E334		E3DB 85 40 E3DD 26 08	BITA BNE	#\$40 \$E3E7	Si index atteint,
E33A E6 84	LDB	\$E334 ,Х	Petite temporisation   préalable	E3DF A6 84	LDA	\$E3E7 ,X	exit Attend fin de
E33C 2A FC	BPL	\$E33A		E3E1 2A FC	BPL	\$E3DF	transmission
Initialisation o	ies regis	ures pour format	aye	E3E3 E7 03	STB	\$03,X	Ecrit mot de remplissage

Controleur externe CD90-351 Version A (THMFCT)	- Zeme banque
E3E5 20 F2 BRA \$E3D9 Mot suivant	E490 20 0A BRA \$E49C Effectue la boucle
Test de demande de vérification E3E7 35 02 PULS A Rétablit la pile E3E9 6F 84 CLR ,X Reset du lecteur E3EB DD 48 TST <\$48   Si pas de vérification	Temporisation de 14976µs E492 10 8E 07 50 LDY #\$0750 Valeur de temporisation E496 20 04 BRA \$E49C Effectue la boucle 1, Temporisation de 5984µs
E3ED 2A ID BPL \$\tilde{\text{5}}\text{40C}   \text{sort du programme} \\ \text{Vérification de la piste formatée en simple densité} \\ E3EF 86 E5	E498 10 8E 02 EC LDY #\$02EC Valeur de temporisation E49C 31 3F LEAY -\$01,Y Boucle pour E49E 26 FC BNE \$E49C temporisation E4A0 39 RTS
E3F3 33 8D 7C DC LEAU \$60D3,PCR Ptr sur table entrelacer E3F7 17 FD AB LBSR \$E1A5 Activation du lecteur E3FA A6 C0 LDA ,U+ Lit numéro de secteur E3FC 27 0E BEQ \$E40C Si fin de table, sort E3FE 97 4C STA <\$4C Initialise numéro de sec	Lecture d'un secteur double densité E4A1 C6 1B LDB #\$1B Lecture automatique E4A3 34 01 PSHS CC Protège flag d'interruptions E4A5 17 00 91 LBSR \$E539 Initialise registres disque
E400 34 40 PSHS U E402 CC 5D 30 LDD #\$5D30 CRC de secteur E405 17 00 E7 LBSR \$E4EF Vérifie secteur E408 35 40 PULS U	Recherche du secteur demandé  E4A8 86 04 LDA #\$04 Compteur recherche marquage  E4AA 10 8E 75 00 LDY #\$7500 Compteur pour une piste  E4AE 31 3F LEAY -\$01,Y   Si fin du décomptage,
E40A 24 EE BCC \$E3FA Si ok, secteur suivant E40C 39 RTS	E4B0 10 27 00 80 LBEQ \$E534   erreur de vérification E4B4 E6 84 LDB ,X Lit status opération
Fixe la précompensation pour double densité E40D D6 4B LDB <\$4B Lit registre piste	E4B6       C5       02       BITB       #\$02       Si secteur pas trouvé,         E4B8       27       F4       BEQ       \$E4AE       boucle         E4BA       E6       03       LDB       \$03,X       Réinitialise status disque
E40F C1 39 CMPB #\$39 E411 2A 05 BPL \$E418 Si au-delà de piste 5' E413 CC 9F 20 LDD #\$9F20 séparateur actif	E4BD 10 27 01 2B LBEQ \$E5EC erreur de piste
E416 20 03 BRA \$E41B E418 CC 1F 22 LDD #\$1F22 Sinon, séparateur inact: E41B A7 07 STA \$07,X Fixe séparateur	E4C5 E6 03 LDB \$03,X Lit le caractère
E41D E7 01 STB \$01,X Fixe 256 mots par sected E41F 39 RTS	ur B4C7 C1 FB CMPB #\$FB   Si pas marquage de données, BNE \$E4C9 26 F1 BNE \$E4BC   nouveau test Vérification du secteur double densité
Remplissage du secteur E420 DE 4F LDU <\$4F Ptr sur buffer secteur	E4CB 4F CLRA 256 caractères à vérifier E4CC E6 84 LDB ,X Attend fin de
E422 D6 58 LDB <\$58 Lit la densité lecteur E424 C4 80 ANDB #\$80 Calcule taille du secteu E426 A7 C0 STA ,U+   Remplit le	r E4D0 E6 03 LDB \$03,X Charge le caractère E4D2 E1 C0 CMPB ,U+ Si caractère incorrect,
E428 5A DECB   secteur avec E429 26 FB BNE \$E426   la valeur convenue E42B 39 RTS	E4D4 26 03 BNE \$E4D9   exit E4D6 4A DECA   Pour les 256 E4D7 26 F3 BNE \$E4CC   caractères
Déplacement de tête d'une piste pour le formatage E42C 8D 6A BSR \$E498 Temporisation	Test de la validité de la vérification E4D9 E6 84 LDB ,X Lit status opération E4DB C5 08 BITB #\$08   Si pas fin d'opération,
E42E         96 57         LDA         \$57         Lit bits de lecteur           E430         8A 20         ORA         #\$20         Avance de la tête           E432         A7 02         STA         \$02,X         demandée	E4DD 27 FA BEQ \$E4D9   boucle E4DF 4D TSTA   Si pas secteur entier E4E0 10 26 00 50 LBNE \$E534   vérifié, erreur
E434 8A 14 ORA #\$14 E436 A7 02 STA \$02,X Stimulation du E438 84 EB ANDA #\$EB déplacement pas à pas	E4EA C5 04 BITB #\$04   Si CRC de données E4E6 10 26 00 4A LBNE \$E534   incorrect, erreur E4EA 35 01 PULS CC Rétablit CC
E43A A7 02 STA \$02,X E43C 0C 4B INC <\$4B	E4EC 6F 84 CLR ,X Reset lecteur E4EE 39 RTS
E43E 96 4B LDA <\$4B   Numéro de piste + 1 E44O A7 06 STA \$06,X E442 39 RTS	Vérification d'un secteur simple densité E4EF 34 01 PSHS CC Protège flag d'interruptions
Initialisation de la piste de catalogue	E4F1 34 06 PSHS B,A E4F3 8D 57 BSR \$E54C Recherche du secteur E4F5 25 3B BCS \$E532 Si erreur, sort
E443 C6 3B LDB #\$3B 79-59= piste 20 E445 96 57 LDA <\$57 Lit bits de lecteur E447 84 DF ANDA #\$DF   Active le	Recherche du marquage de données E4F7 C6 FB LDB #\$FB   Mot de synchro
E449 A7 02 STA \$02,X   lecteur E44B 8A 10 ORA #\$10 E44D A7 02 STA \$02,X   Déplace la tête d'une	E4F9 E7 03 STB \$03,X   à trouver E4FB 86 80 LDA #\$80 128 caractères à vérifier E4FD C6 38 LDB #\$38   Passe en
E44F 84 EF ANDA #\$EF piste vers l'extérieu E451 A7 02 STA \$02,X	r E4FF E7 84 STB ,X   "lecture synchro" E501 E6 84 LDB ,X
E453 8D 43 BSR \$E498 Temporisation E455 5A DECB Pour les E456 26 F3 BNE \$E44B 59 pistes	E503 C5 01 BITB #\$01   Si pas de synchro, boucle E505 27 FA BEQ \$E501   Si pas de synchro, boucle E507 E6 03 LDB \$03,X Reset du status
E458 17 01 95 LBSR \$E5F0 Pointe sur position des E45B 86 14 LDA #\$14 Piste 20 E45D A7 A4 STA ,Y demandée	têtes Lecture du secteur simple densité E509 C6 28 LDB #\$28   Passe en E508 E7 84 STB ,X "lecture donnée"
E45F A7 06 STA \$06,X Init registre piste disc E461 97 4B STA <\$4B Init registre piste mon: Initialise les 16 secteurs à \$FF	que E50D E6 84 LDB ,X Attend fin de
E463 86 FF LDA #\$FF Valeur de remplissage E465 8D B9 BSR \$E420 Remplit buffer de secteu	E513 E1 C0 CMPB ,U+ Si caractère incorrect, ir E515 26 lB BNE \$E532 erreur de vérification
E467 86 10 LDA #\$10   16 secteurs E469 97 4C STA <\$4C   à écrire E46B 17 FD 37 LBSR \$E1A5 Activation du lecteur	E517 4A DECA Pour tout E518 26 F3 BNE \$E50D le secteur Lecture du CRC de données
E46E 17 01 8A LBSR \$85FB Ecrit le secteur E471 25 18 BCS \$E48B Si erreur, sort E473 0A 4C DEC <\$4C   Secteur	E51A A6 84
E475 26 F4 BNE \$E46B suivant	E520 E6 84 LDB ,X Attend fin de E522 2A FC BPL \$E520 transmission
E479 6F C4 CLR , $\dot{\text{U}}$ Premier octet de FAT à ( E47B CC FE FE LDD $\#\$\text{FEFE}$   Réserve piste	E526 10 A3 E4 CMPD ,S Si CRC incorrect, E529 26 07 BNE \$E532 erreur de vérification
E47E ED C8 29 STD <\$29,U   de catalogue E481 86 02 LDA #\$02   Secteur 2 E483 97 4C STA <\$4C   demandé	E52B 35 06 PULS A,B Rétablit la pile E52D 35 01 PULS CC Rétablit le CC E52F 6F 84 CLR ,X Reset du lecteur
E485 17 01 73 LBSR \$E5FB Ecrit le secteur E488 25 01 BCS \$E48B Si erreur, sort	E531 39 RTS
E48A 4F CLRA Pas d'erreur dans CC E48B 39 RTS	Fixe l'erreur de vérification E532 35 06 PULS A,B Rétablit la pile E534 86 20 LDA #\$20 Code "erreur en vérification"
Temporisation de 864µs E48C 10 8E 00 6C LDY #\$006C Valeur de temporisation	E536 16 00 A3 LBRA \$E5DC Fixe l'erreur

Initialisation E539 96 4C	des registres d LDA <\$4C	isque   Numéro de lecteur	E5CF E8 E4 E5D1 E7 62	EORB ,S STB \$02,S	XOR poids faible pour M*2^1 Sauve poids faible CRC
E53B A7 05	STA \$05,X	initialisé	E5D3 32 61	LEAS \$01,S	Rétablit la pile
E53D 86 0A E53F A7 04	LDA #\$0A STA \$04,X	Mode "synchro"	E5D5 31 3F E5D7 26 D4	LEAY -\$01,Y BNE \$E5AD	Caractère   suivant
E541 86 A1	LDA #\$A1	initialisé	E5D9 35 06	PULS A,B	Récupère le CRC
E543 A7 03	STA \$03,X		E5DB 39	RTS	
E545 1A 50 E547 DE 4F	ORCC #\$50 LDU <\$4F	Gel des interruptions Charge ptr buffer secteur	Fixe l'erreur		
E549 E7 84	STB ,X	Fixe l'opération disque	E5DC 97 4E	STA <\$4E	Fixe l'erreur moniteur
E54B 39	RTS		E5DE 6F 84	CLR ,X	Reset du lecteur
Pecherche du co	ecteur simple de	neitá	E5E0 35 01 E5E2 43	PULS CC COMA	Rétablit le CC Erreur dans CC
E54C 86 C7	LDA #\$C7	Passage en mode	E5E3 39	RTS	dans ce
E54E A7 04	STA \$04,X		ni 11	J	
E550 86 FE E552 A7 03	LDA #\$FE STA \$03,X	Caractère de synchro à rechercher	Fixe l'erreur E5E4 86 04	LDA #\$04	Code "Erreur de secteur"
E554 86 30	LDA #\$30	Compteur de recherche	E5E6 20 F4	BRA \$E5DC	Fixe l'erreur
E556 DE 4F E558 1A 50	LDU <\$4F ORCC #\$50	Ptr buffer de secteur Gel des interruptions	Fixe l'erreur E5E8 86 08	sur les données LDA #\$08	Code "Erreur sur les données"
	arquage d'identi		E5EA 20 F0	BRA \$E5DC	Fixe l'erreur
E55A C6 38	LDB #\$38	Passe en	Fixe l'erreur		Codo "Envoye do misto"
E55C E7 84 E55E E6 84	STB ,X LDB ,X	"lecture synchro" Lit status opération	E5EC 86 02 E5EE 20 EC	LDA #\$02 BRA \$E5DC	Code "Erreur de piste" Fixe l'erreur
E560 C5 01	BITB #\$01	Si pas de synchro,	2022 20 20	2.2. 42020	11110 1 011001
E562 27 FA E564 E6 03	BEQ \$E55E LDB \$03,X		Pointeur sur p E5F0 31 8D 7A 5E	osition de la tête LEAY >\$6052,PCR	Dtr nogitions tôtes
Repérage du nur		Reset Status	E5F4 96 49	LEAY >\$6052,PCR LDA <\$49	Ptr positions têtes Lit numéro de lecteur
E566 C6 28	LDB #\$28	Passe en	E5F6 84 02	ANDA #\$02	Ajuste offset
E568 E7 84 E56A E6 84	STB ,X LDB ,X	"Lecture données"   Attend fin de	E5F8 31 A6 E5FA 39	LEAY A,Y RTS	Ajuste ptr sur position
E56C 2A FC	BPL \$E56A	transmission	B3111 37	RID	I
E56E E6 03	LDB \$03,X		Ecriture d'un		Ci simple densité
E570 D1 4B E572 26 21	CMPB <\$4B BNE \$E595	Si piste incorrecte, recherche suivante	E5FB 96 58 E5FD 26 47	LDA <\$58 BNE \$E646	Si simple densité,   traite
	méro de face (to	ujours 0)		secteur double densité	
E574 E6 84 E576 2A FC	LDB ,X BPL \$E574	Attend fin de transmission	E5FF 17 FE 0B E602 C6 19	LBSR \$E40D LDB #\$19	Fixe la précompensation Ecriture automatique
E578 E6 03	LDB \$03,X		E604 34 01	PSHS CC	Protège le CC
E57A 26 19	BNE \$E595	Si pas 0, recherche suivante	E606 17 FF 30	LBSR \$E539	Initialise registres disque
Repérage du nur E57C E6 84	LDB ,X	Attend fin de	Recherche du s E609 10 8E 75 00	LDY #\$7500	Compteur pour une piste
E57E 2A FC	BPL \$E57C	transmission	E60D 31 3F	LEAY -\$01,Y	Si fin du décomptage,
E580 E6 03 E582 D1 4C	LDB \$03,X CMPB <\$4C	Lit le caractère   Si secteur incorrect,	E60F 10 27 FF D1 E613 E6 84	LBEQ \$E5E4 LDB ,X	erreur de secteur Lit status opération
E584 26 0F	BNE \$E595		E615 C5 02	BITB #\$02	Si secteur pas trouvé,
	densité (toujou		E617 27 F4	BEQ \$E60D	boucle
E586 E6 84 E588 2A FC	LDB ,X BPL \$E586	Attend fin de transmission	E619 A7 03	STA \$03,X cteur double densité	Réinitialise status
E58A E6 03	LDB \$03,X	Lit le caractère	E61B E6 84	LDB ,X	Attend fin de
			-61- 00		
E58C 26 07 E58E 17 FE FR	BNE \$E595		E61D 2A FC E61F A7 03	BPL \$E61B	transmission
E58C 26 07 E58E 17 FE FB E591 4F	BNE \$E595 LBSR \$E48C CLRA		E61F A7 03 E621 E6 84	BPL \$E61B STA \$03,X LDB ,X	
E58E 17 FE FB E591 4F E592 A6 84	LBSR \$E48C CLRA LDA ,X	Temporisation	E61F A7 03 E621 E6 84 E623 2A FC	BPL \$E61B STA \$03,X LDB ,X BPL \$E621	transmission Ecrit un mot de synchro Attend la fin de la transmission
E58E 17 FE FB E591 4F E592 A6 84 E594 39	LBSR \$E48C CLRA	Temporisation Pas d'erreur dans CC	E61F A7 03 E621 E6 84	BPL \$E61B STA \$03,X LDB ,X	transmission Ecrit un mot de synchro   Attend la fin de
E58E 17 FE FB E591 4F E592 A6 84 E594 39 Recherche du se E595 4A	LBSR \$E48C CLRA LDA ,X RTS ecteur simple de DECA	Temporisation Pas d'erreur dans CC   nsité suivant   Recherche du	E61F A7 03 E621 E6 84 E623 2A FC E625 C6 FB E627 E7 03 E629 4F	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB #\$FB STB \$03,X CLRA	transmission Ecrit un mot de synchro   Attend la fin de   la transmission   Ecrit le marquage   de données 256 caractères à écrire
E58E 17 FE FB E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2	LBSR \$E48C CLRA LDA ,X RTS ecteur simple de DECA BNE \$E55A	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant	E61F A7 03 E621 E6 84 E623 2A FC E625 C6 FB E627 E7 03 E629 4F E62A E6 84	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB #\$FB STB \$03,X CLRA LDB ,X	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de
E58E 17 FE FB E591 4F E592 A6 84 E594 39 Recherche du se E595 4A	LBSR \$E48C CLRA LDA ,X RTS ecteur simple de DECA	Temporisation Pas d'erreur dans CC    nsité suivant	E61F A7 03 E621 E6 84 E623 2A FC E625 C6 FB E627 E7 03 E629 4F E62A E6 84 E62C 2A FC E62E E6 C0	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB #\$FB STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,U+	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère
E58E 17 FE FB E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2 E598 53 E599 20 F7	LBSR \$E48C CLRA LDA ,X RTS ecteur simple de DECA BNE \$E55A COMB BRA \$E592	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant Erreur dans CC Sort du programme	E61F A7 03 E621 E6 84 E623 2A FC E625 C6 FB E627 E7 03 E629 4F E62A E6 84 E62C 2A FC E62E E6 C0 E630 E7 03	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB #\$FB STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,U+ STB \$03,X	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère Enregistre le caractère
E58E 17 FE FB E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2 E598 53 E599 20 F7	LBSR \$E48C CLRA LDA ,X RTS ecteur simple de DECA BNE \$E55A COMB	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant Erreur dans CC Sort du programme	E61F A7 03 E621 E6 84 E623 2A FC E625 C6 FB E627 E7 03 E629 4F E62A E6 84 E62C 2A FC E62E E6 C0	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB #\$FB STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,U+	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère
E58E 17 FE FB E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2 E598 53 E599 20 F7  Fixe la précomp E59B 86 BF E59D A7 07	LBSR \$E48C CLRA LDA ,X RTS Ecteur simple de DECA BNE \$E55A COMB BRA \$E592 censation pour s LDA #\$BF STA \$07,X	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant Erreur dans CC Sort du programme  imple densité Séparateur actif à \$3F Fixe séparateur	E61F A7 03 E621 E6 84 E623 2A FC E625 C6 FB E627 E7 03 E629 4F E62A E6 84 E62C 2A FC E62E E6 C0 E630 E7 03 E632 4A E633 26 F5 E635 E6 84	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB #\$FB STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,U+ STB \$03,X DECA BNE \$62A LDB ,X	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère Enregistre le caractère Pour les 256 caractères Lit status opération
E58E 17 FE FB E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2 E598 53 E599 20 F7  Fixe la précomp E59B 86 BF E59D A7 07 E59F 6F 01	LBSR \$E48C CLRA LDA ,X RTS , Ecteur simple de DECA BNE \$E55A COMB BRA \$E592  Densation pour s LDA #\$BF STA \$07,X CLR \$01,X	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant Erreur dans CC Sort du programme  imple densité Séparateur actif à \$3F Fixe séparateur	E61F A7 03 E621 E6 84 E623 2A FC E625 C6 FB E627 E7 03 E629 4F E622 E6 84 E62C 2A FC E62E E6 C0 E630 G7 03 E632 4A E633 26 F5 E635 E6 84 E637 C5 08	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB #\$FB STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,U+ STB \$03,X DECA BNE \$E62A LDB ,Z BNE \$E62A LDB ,X BITB #\$08	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère Enregistre le caractère Pour les 256 caractères Lit status opération Attend la fin
E58E 17 FE FB E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2 E598 53 E599 20 F7  Fixe la précomp E59B 86 BF E59D A7 07 E59F 6F 01 E5Al 39	LBSR \$E48C CLRA LDA ,X RTS ECTEUR SIMPLE de DECA BNE \$E55A COMB BRA \$E592 PENSATION POUR'S LDA #\$BF STA \$07,X CLR \$01,X	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant Erreur dans CC Sort du programme  imple densité Séparateur actif à \$3F Fixe séparateur Fixe 128 mots par secteur	E61F A7 03 E621 E6 24 E623 2A FC E625 C6 FB E627 E7 03 E629 4F E62A E6 84 E62C 2A FC E62E E6 C0 E630 E7 03 E632 4A E633 26 F5 E635 E6 84 E637 C5 08 E639 27 FA E638 35 01	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB #\$FB STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,U+ STB \$03,X DECA BNE \$62A LDB ,X BITB #\$08 BEQ \$635 PULS CC	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère Enregistre le caractère Pour les 256 caractères Lit status opération Attend la fin de l'opération Restaure CC
E58E 17 FE FB E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2 E598 53 E599 20 F7 Fixe la précomp E59B 86 BF E59D A7 07 E59F 6F 01 E5A1 39 Calcul automat:	LBSR \$E48C CLRA LDA ,X RTS cteur simple de DECA BNE \$E55A COMB BRA \$E592 censation pour s LDA #\$BF STA \$07,X CLR \$01,X RTS cque du CRC iden	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant Erreur dans CC Sort du programme  imple densité Séparateur actif à \$3F Fixe séparateur Fixe 128 mots par secteur  tificateur en simple densité	E61F A7 03 E621 E6 84 E623 2A FC E625 C6 FB E627 E7 03 E629 4F E622 E6 84 E62C 2A FC E62E E6 C0 E630 E7 03 E632 4A E633 26 F5 E635 E6 84 E637 C5 08 E639 27 FA E639 35 01 E63D 6F 84	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB \$\$FB STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,U+ STB \$03,X DECA BNE \$62A LDB ,X BEQ \$635 PULS CC CLR ,X	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère Enregistre le caractère Pour les 256 caractères Lit status opération Attend la fin de l'opération Restaure CC Reset lecteur
E58E 17 FE FB E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2 E598 53 E599 20 F7  Fixe la précomp E59B 86 BF E59D A7 07 E59F 6F 01 E5A1 39  Calcul automat: E5A2 DE 4F E5A4 10 8E 00 80	LBSR \$E48C CLRA LDA ,X RTS  acteur simple de DECA BNE \$E55A COMB BRA \$E592  bensation pour s LDA #\$BF STA \$07,X CLR \$01,X RTS  que du CRC iden LDU \$4F LDY \$4508	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant Erreur dans CC Sort du programme  imple densité Séparateur actif à \$3F Fixe séparateur Fixe 128 mots par secteur  tificateur en simple densité Ptr buffer secteur Taille simple densité	E61F A7 03 E621 E6 24 E623 2A FC E625 C6 FB E627 E7 03 E629 4F E62A E6 84 E62C 2A FC E62E E6 C0 E630 E7 03 E632 4A E633 26 F5 E635 E6 84 E637 C5 08 E639 27 FA E638 35 01 E63B 35 01 E63B 67 84 E63F 0D 48 E641 10 2B FE 5C	BBL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB #\$FB STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,U+ STB \$03,X DECA BNE \$62A LDB ,X BITB #\$08 BNE \$662A LDB ,X BITB #\$08 CC CLR ,X TST <\$48 LBM  \$441	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère Enregistre le caractère Pour les 256 caractères Lit status opération Attend la fin de l'opération Restaure CC
E58E 17 FE FB E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2 E598 53 E599 20 F7  Fixe la précomp E59B 86 BF E59D A7 07 E59F 6F 01 E5A1 39  Calcul automat: E5A2 DE 4F E5A4 10 8E 00 80 E5A8 CC BF 84	LBSR \$E48C CLRA LDA ,X RTS , Ecteur simple de DECA BNE \$E55A COMB BRA \$E592 Densation pour s LDA #\$BF STA \$07,X CLR \$01,X RTS LQue du CRC iden LDU \$\$4F LDY \$\$450B LDD \$\$858	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant Erreur dans CC Sort du programme  imple densité Séparateur actif à \$3F Fixe séparateur Fixe 128 mots par secteur  tificateur en simple densité Ptr buffer secteur Taille simple densité	E61F A7 03 E621 E6 84 E623 2A FC E625 C6 FB E627 E7 03 E629 4F E62A E6 84 E62C 2A FC E62E E6 C0 E630 E7 03 E632 4A E633 26 F5 E635 E6 84 E637 C5 88 E639 27 FA E63B 35 01 E63D 6F 84 E637 OD 48	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB #\$FB STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,U+ STB \$03,X DECA BNE \$E62A LDB ,X BNE \$E62A LDB ,X BITB #\$08 BEQ \$E635 PULS CC CLR ,X TST <\$48	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère Enregistre le caractère Pour les 256 caractères Lit status opération Attend la fin de l'opération Restaure CC Reset lecteur Si vérification demandée,
E58E 17 FE FB E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2 E598 53 E599 20 F7  Fixe la précomp E59B 86 BF E59D A7 07 E59F 6F 01 E5A1 39  Calcul automat: E5A2 DE 4F E5A4 10 8E 00 80	LBSR \$E48C CLRA LDA ,X RTS ecteur simple de DECA BNE \$E55A COMB BRA \$E592 DENSATION POUR S LDA #\$BF STA \$07,X CLR \$01,X RTS LDU \$4F LDU \$4F LDU \$4F LDU \$508 LDD #\$BF8	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant Erreur dans CC Sort du programme  imple densité Séparateur actif à \$3F Fixe séparateur Fixe 128 mots par secteur  tificateur en simple densité Ptr buffer secteur Taille simple densité	E61F A7 03 E621 E6 84 E623 2A FC E625 C6 FB E627 E7 03 E629 4F E62A E6 84 E62C 2A FC E62E E6 C0 E630 E7 03 E632 4A E633 26 F5 E635 E6 84 E637 C5 88 E639 27 FA E63B 35 01 E63D 6F 84 E63T 0D 48 E641 10 2B FE 5C E645 39	BBL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB #\$FB STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,U+ STB \$03,X DECA BNE \$62A LDB ,X BITB #\$08 BNE \$662A LDB ,X BITB #\$08 CC CLR ,X TST <\$48 LBM  \$441	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère Enregistre le caractère Pour les 256 caractères Lit status opération Attend la fin de l'opération Restaure CC Reset lecteur Si vérification demandée,
E58E 17 FE FB E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2 E598 53 E599 20 F7  Fixe la précomp E59B 86 BF E59D A7 07 E59F 6F 01 E5A1 39  Calcul automat: E5A2 DE 4F E5A4 10 8E 00 80 E5A8 CC BF 84 Calcul d'un CRG E5AB 34 06 E5AB A6 E4	LBSR \$E48C CLRA LDA ,X RTS secteur simple de DECA BNE \$E55A COMB BRA \$E592 Densation pour s LDA #\$BF STA \$07,X CLR \$01,X RTS LQU CRC iden LDU \$4F LDY #\$008 LDD #\$BFA LDY #\$018 LDD #\$BFA LDY #\$018 LDY LDY LDY #\$018 LDY LDY LDY LDY #\$018 LDY	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant Erreur dans CC Sort du programme  imple densité Séparateur actif à \$3F Fixe séparateur Fixe 128 mots par secteur  tificateur en simple densité Ptr buffer secteur 0 Taille simple densité 4 Départ CRC identificateur  Empile le CRC Lit le CRCHigh	E61F A7 03 E621 E6 84 E623 2A FC E625 C6 FB E627 E7 03 E629 4F E62A E6 84 E62C 2A FC E62E E6 C0 E630 E7 03 E632 4A E633 26 F5 E635 E6 84 E637 C5 08 E639 27 FA E638 35 01 E63B 6F 84 E63F 0D 48 E641 10 2B FE 5C E645 39  Ecriture d'un E646 17 FF 52	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB #\$FB STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,U+ STB \$03,X DECA BNE \$62A LDB ,U+ STB \$03,X DECA BNE \$62A LDB ,X BITB #\$08 BBQ \$E635 PULS CC CLR ,X TST <\$48 LBMI \$E4A1 RTS	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère Enregistre le caractère Pour les 256 caractères Lit status opération Attend la fin de l'opération Restaure CC Reset lecteur Si vérification demandée, traite  Fixe la précompensation
E58E 17 FE FB E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2 E598 53 E599 20 F7  Fixe la précomp E59B 86 BF E59D A7 07 E59F 6F 01 E5A1 39  Calcul automat: E5A2 DE 4F E5A4 10 8E 00 80 E5A8 CC BF 84 Calcul d'un CRO E5AB 34 06 E5AB 34 06 E5AB A6 E4 E5AF A8 CO	LBSR \$E48C CLRA LDA ,X RTS ecteur simple de DECA BNE \$E55A COMB BRA \$E592 Densation pour s LDA #\$BF STA \$07,X CLR \$01,X RTS Eque du CRC iden LDU \$4F LDY #\$008 LDD #\$BF8 CRE \$100 #\$BF8 CRE \$200 #\$BF8 CR	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant Erreur dans CC Sort du programme  imple densité Séparateur actif à \$3F Fixe séparateur Fixe 128 mots par secteur  tificateur en simple densité Ptr buffer secteur Taille simple densité 4 Départ CRC identificateur Empile le CRC	E61F A7 03 E621 E6 84 E623 2A FC E625 C6 FB E627 E7 03 E629 4F E62A E6 84 E62C 2A FC E62E E6 C0 E630 E7 03 E632 4A E633 26 F5 E635 E6 84 E637 C5 08 E639 27 FA E63B 35 01 E65D 6F 84 E63T 0D 48 E64T 10 2B FE 5C E645 39  Ecriture d'un E646 17 FF 52 E649 17 FF 56	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB #\$FB STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,U+ STB \$03,X DECA BNE \$E62A LDB ,X BITB #\$08 BEQ \$E635 PULS CC CLR ,X TST <448 LBMI \$E4A1 RTS  secteur simple densité LBSR \$E59B LBSR \$E59B LBSR \$E59B LBSR \$E59B LBSR \$E59B	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère Enregistre le caractère Pour les 256 caractères Lit status opération Attend la fin de l'opération Restaure CC Reset lecteur Si vérification demandée, traite  Fixe la précompensation Calcul du CRC pour le secteur
E58E 17 FE FB E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2 E598 53 E599 20 F7  Fixe la précomp E59B 86 BF E59D A7 07 E59F 6F 01 E5A1 39  Calcul automat: E5A2 DE 4F E5A4 10 8B 00 80 E5A8 CC BF 84 Calcul d'un CRO E5AB 34 06 E5AB A6 E4 E5AF A8 C0 E5BI 34 02 E5BI 34 02	LBSR \$E48C CLRA LDA ,X RTS excteur simple de DECA BNE \$E55A COMB BRA \$E592 Densation pour s LDA #\$BF STA \$07,X CLR \$01,X RTS LQU du CRC iden LDU \$4F LDY #\$008 LDD #\$BF8 CRC SFB SFB SFB LDD #\$BF8 LDD LDA LDA SEORA ,U+ PSHS A LSRA	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant Erreur dans CC Sort du programme  imple densité Séparateur actif à \$3F Fixe séparateur Fixe 128 mots par secteur  tificateur en simple densité Ptr buffer secteur 0 Taille simple densité 4 Départ CRC identificateur  Empile le CRC Lit le CRCHigh	E61F A7 03 E621 E6 84 E623 2A FC E625 C6 FB E627 E7 03 E629 4F E62A E6 84 E62C 2A FC E62E E6 C0 E630 E7 03 E632 4A E632 2A FC E633 26 F5 E635 E6 84 E637 C5 08 E639 27 FA E638 35 01 E639 27 FA E638 35 01 E639 47 FA E638 35 01 E639 27 FA E638 35 01 E639 17 FF 50 E641 10 2B FE 5C E645 39  Ecriture d'un E646 17 FF 52 E649 17 FF 56 E64C 34 01 E64E 34 01	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB \$\$FB STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,U+ STB \$03,X DECA BME \$62A LDB ,U+ STB \$03,X DECA BME \$662A LDB ,CC CCC,CX STST \$48 LBMI \$E4A1 RTS  Secteur simple densité LBSR \$E59B LBSR \$E59B LBSR \$E59B LBSR \$E59B LBSR \$E59B LBSR \$E5A2 PSHS CC PSHS B,A	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère Enregistre le caractère Pour les 256 caractères Lit status opération Attend la fin de l'opération Restaure CC Reset lecteur Si vérification demandée, traite  Fixe la précompensation
E58E 17 FE FB E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2 E598 53 E599 20 F7  Fixe la précomp E59B 86 BF E59D A7 07 E59F 6F 01 E5A1 39  Calcul automat: E5A2 DE 4F E5A4 10 8E 00 80 E5A8 CC BF 84 Calcul d'un CRO E5AB 34 06 E5AB A6 E4 E5AF A8 CO E5B1 34 02 E5B3 44 E5B4 44	LBSR \$E48C CLRA LDA ,X RTS ecteur simple de DECA BNE \$E55A COMB BRA \$E592 Densation pour s LDA #\$BF STA \$07,X CLR \$01,X RTS Eque du CRC iden LDU \$4F LDY #\$008 LD #\$BF8 CRE \$100 #\$BF8 CRE \$200 #\$BF8 LDA \$200 \$450 \$450 \$450 \$450 \$450 \$450 \$450 \$4	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant Erreur dans CC Sort du programme  imple densité Séparateur actif à \$3F Fixe séparateur Fixe 128 mots par secteur  tificateur en simple densité Ptr buffer secteur 0 Taille simple densité 4 Départ CRC identificateur  Empile le CRC Lit le CRCHigh Masque les bits sortants	E61F A7 03 E621 E6 84 E623 2A FC E625 C6 FB E627 E7 03 E629 4F E62A E6 84 E62C 2A FC E62E E6 C0 E630 E7 03 E632 4A E632 4A E632 4A E633 26 F5 E635 E6 84 E637 C5 08 E639 27 FA E63B 35 01 E65D 6F 84 E63F 0D 48 E641 10 2B FE 5C E645 39  ECriture d'un E646 17 FF 52 E649 17 FF 56 E64C 34 01 E64E 34 06 Recherche le s	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB #\$FB STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,U+ STB \$03,X DECA BNE \$E62A LDB ,X BITB #\$08 BEQ \$E635 PULS CC CLR ,X TST <\$48 LBMI \$E4A1 RTS Secteur simple densité LBSR \$E59B LBSR \$E582 PSHS CC PSHS B,A	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère Enregistre le caractère Pour les 256 caractères Lit status opération Attend la fin de l'opération Restaure CC Reset lecteur Si vérification demandée, traite  Fixe la précompensation Calcul du CRC pour le secteur Préserve CC Empile le CRC
E58E 17 FE FB E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2 E598 53 E599 20 F7  Fixe la précomp E59B 86 BF E59D A7 07 E59F 6F 01 E5A1 39  Calcul automat: E5A2 DE 4F E5A4 10 8B 00 80 E5A8 CC BF 84 Calcul d'un CRO E5AB 34 06 E5AB A6 E4 E5AF A8 C0 E5BI 34 02 E5BI 34 02	LBSR \$E48C CLRA LDA ,X RTS ccteur simple de DECA BNE \$E55A COMB BRA \$E592 Densation pour s LDA #\$BF STA \$07,X CLR \$01,X RTS LDU \$4F LDY #\$008 LDD #\$BFA LDY #\$018 LDD #\$BFA LDY #\$018 LDD #\$BFA LDY #\$108 LDD #\$BFA LDY	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant Erreur dans CC Sort du programme  imple densité Séparateur actif à \$3F Fixe séparateur Fixe 128 mots par secteur  tificateur en simple densité Ptr buffer secteur 0 Taille simple densité 4 Départ CRC identificateur  Empile le CRC Lit le CRCHigh	E61F A7 03 E621 E6 84 E623 2A FC E625 C6 FB E627 E7 03 E629 4F E62A E6 84 E62C 2A FC E62E E6 C0 E630 E7 03 E632 4A E633 26 F5 E635 E6 84 E637 C5 08 E639 27 FA E638 35 01 E639 6F 84 E637 0D 48 E641 10 2B FE 5C E645 39  Ecriture d'un E646 59 Ecriture d'un E646 17 FF 52 E649 17 FF 56 E64C 34 01 E64E 34 06 Recherche le s E650 17 FF 99 E653 10 25 FF 8D	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB \$\$FB STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,U+ STB \$03,X DECA BME \$62A LDB ,U+ STB \$03,X DECA BME \$662A LDB ,CC CCC,CX SMITB \$\$08 BEQ \$6635 PULS CC CLR ,X TST \$48 LBMI \$E4A1 RTS  Secteur simple densité LBSR \$E59B LBSR \$E59B LBSR \$E59B LBSR \$E59B LBSR \$E59B LBSR \$E5A2 PSHS CC PSHS B,A secteur LBSR \$E54C LBCS \$E5E4	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère Enregistre le caractère Pour les 256 caractères Lit status opération Attend la fin de l'opération Restaure CC Reset lecteur Si vérification demandée, traite  Fixe la précompensation Calcul du CRC pour le secteur Préserve CC
E58E 17 FE FB E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2 E598 53 E599 20 F7  Fixe la précomp E59B 86 BF E59D A7 07 E59F 6F 01 E5A1 39  Calcul automat: E5A2 DE 4F E5A4 10 8E 00 80 E5A8 CC BF 84 Calcul d'un CRC E5AB 34 06 E5AD A6 E4 E5AF A8 C0 E5B1 34 02 E5B3 44 E5B6 44	LBSR \$E48C CLRA LDA ,X RTS ecteur simple de DECA BNE \$E55A COMB BRA \$E592 Densation pour s LDA #\$BF STA \$07,X CLR \$01,X RTS Eque du CRC iden LDU \$4F LDY #\$008 LD #\$BF8 COMB LDA SEORA ,S EGORA ,U+ PSHS A LSRA LSRA LSRA LSRA LSRA LSRA EORA ,S	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant Erreur dans CC Sort du programme  imple densité Séparateur actif à \$3F Fixe séparateur Fixe 128 mots par secteur  tificateur en simple densité Ptr buffer secteur 0 Taille simple densité 4 Départ CRC identificateur  Empile le CRC Lit le CRCHigh Masque les bits sortants	E61F A7 03 E621 E6 84 E623 2A FC E625 C6 FB E627 E7 03 E629 4F E62A E6 84 E62C 2A FC E62E E6 C0 E630 E7 03 E632 4A E632 2A FC E63E E6 C0 E630 E7 03 E632 4A E637 C5 08 E639 27 FA E63B 35 01 E63B 35 01 E63D 6F 84 E63T 0D 48 E641 10 2B FE 5C E645 39  Ecriture d'un E646 17 FF 52 E649 17 FF 55 E64C 34 01 E64E 34 06 Recherche le s E650 17 FE F9 E653 10 25 FF 8D Ecriture de 6	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB #\$FB STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,U+ STB \$03,X DECA BNE \$E62A LDB ,X BITB #\$08 BEQ \$E635 PULS CC CLR ,X TST <\$48 LBMI \$E4A1 RTS Secteur simple densité LBSR \$E59B LBSR \$E59B LBSR \$E59B LBSR \$E54C PSHS B,A secteur LBSR \$E54C LBCS \$E544 blancs	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère Enregistre le caractère Pour les 256 caractères Lit status opération Attend la fin de l'opération Restaure CC Reset lecteur Si vérification demandée, traite  Fixe la précompensation Calcul du CRC pour le secteur Préserve CC Empile le CRC Recherche le secteur Si erreur, sort
E58E 17 FE FB E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2 E598 53 E599 20 F7  Fixe la précomp E59B 86 BF E59D A7 07 E59F 6F 01 E5A1 39  Calcul automat: E5A2 DE 4F E5A4 10 8E 00 80 E5A8 4 00 8E 00 80 E5A8 34 06 E5AB 34 06 E5BB 34 02 E5BB 34 02 E5BB 34 02 E5BB 44 E5B6 44	LBSR \$E48C CLRA LDA ,X RTS ccteur simple de DECA BNE \$E55A COMB BRA \$E592 Densation pour s LDA #\$BF STA \$07,X CLR \$01,X RTS LDU \$4F LDY #\$008 LDD #\$BFA LDY #\$018 LDD #\$BFA LDY #\$018 LDD #\$BFA LDY #\$108 LDD #\$BFA LDY	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant Erreur dans CC Sort du programme  imple densité Séparateur actif à \$3F Fixe séparateur Fixe 128 mots par secteur  tificateur en simple densité Ptr buffer secteur 0 Taille simple densité 4 Départ CRC identificateur  Empile le CRC Lit le CRCHigh Masque les bits sortants	E61F A7 03 E621 E6 84 E623 2A FC E625 C6 FB E627 E7 03 E629 4F E62A E6 84 E62C 2A FC E62E E6 C0 E630 E7 03 E632 4A E633 26 F5 E635 E6 84 E637 C5 08 E639 27 FA E638 35 01 E639 6F 84 E637 0D 48 E641 10 2B FE 5C E645 39  Ecriture d'un E646 59 Ecriture d'un E646 17 FF 52 E649 17 FF 56 E64C 34 01 E64E 34 06 Recherche le s E650 17 FF 99 E653 10 25 FF 8D	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB \$\$FB STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,U+ STB \$03,X DECA BME \$62A LDB ,U+ STB \$03,X DECA BME \$662A LDB ,CC CCC,CX SMITB \$\$08 BEQ \$6635 PULS CC CLR ,X TST \$48 LBMI \$E4A1 RTS  Secteur simple densité LBSR \$E59B LBSR \$E59B LBSR \$E59B LBSR \$E59B LBSR \$E59B LBSR \$E5A2 PSHS CC PSHS B,A secteur LBSR \$E54C LBCS \$E5E4	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère Enregistre le caractère Pour les 256 caractères Lit status opération Attend la fin de l'opération Restaure CC Reset lecteur Si vérification demandée, traite  Fixe la précompensation Calcul du CRC pour le secteur Préserve CC Empile le CRC Recherche le secteur
E58E 17 FE FB E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2 E598 53 E599 20 F7  Fixe la précomp E59B 86 BF E59D A7 07 E59F 6F 01 E5A1 39  Calcul automat: E5A2 DE 4F E5A4 10 8E 00 80 E5A8 CC BF 84 Calcul d'un CRC E5AB 34 06 E5AD A6 E4 E5BA A8 C0 E5B1 34 02 E5B1 34 02 E5B3 44 E5B6 44 E5B6 44 E5B6 44 E5B7 A8 E4 E5B9 A7 E4 E5B9 A7 E4 E5B9 LF 89 E5BD 54	LBSR \$E48C CLRA LDA ,X RTS ccteur simple de DECA BNE \$E55A COMB BRA \$E592 Densation pour s LDA #\$BF STA \$07,X CLR \$01,X RTS LQUE du CRC iden LDU \$4F LDY #\$008 LDD #\$BF8 COMB LDD #\$BF8 LDA SECOND #\$BF8 LDA SECOND #\$BF8 LDA SECOND #\$BF8 COMB SECOND	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant Erreur dans CC Sort du programme  imple densité Séparateur actif à \$3F Fixe séparateur Fixe 128 mots par secteur  tificateur en simple densité Ptr buffer secteur 0 Taille simple densité 4 Départ CRC identificateur  Empile le CRC Lit le CRCHigh Masque les bits sortants  Masque les bits entrants  Masque dans B	E61F A7 03 E621 E6 84 E623 2A FC E625 C6 FB E627 E7 03 E629 4F E62A E6 84 E62C 2A FC E62E E6 C0 E630 E7 03 E632 4A E632 4A E632 4F E633 26 F5 E635 E6 84 E637 C5 08 E639 97 FA E63B 35 01 E63D 6F 84 E63F 0D 48 E641 10 2B FE 5C E645 39  ECRITURE d'un E646 17 FF 52 E649 17 FF 56 E64C 34 01 E64E 34 06 Recherche le s E650 17 FE F9 E653 10 25 FF 8D Ecriture de 6 E657 C6 FF E659 E7 04 E65B 86 06	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB #\$FB STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,U+ STB \$03,X DECA BNE \$E62A LDB ,X BITB #\$08 BEQ \$E635 PULS CC CLR ,X TST <\$48 LBMI \$E4A1 RTS Secteur simple densité LBSR \$E52A LBSR \$E52A LBSR \$E54C LBCS \$E54C LBCS \$E54C LBCS \$E554 blancs LDB #\$FF STB \$04,X LDA #\$06	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère Enregistre le caractère Pour les 256 caractères Lit status opération Attend la fin de l'opération Restaure CC Reset lecteur Si vérification demandée, traite  Fixe la précompensation Calcul du CRC pour le secteur Préserve CC Empile le CRC Recherche le secteur Si erreur, sort  Passage en mode "données" 6 caractère à écrire
E58E 17 FE FB E591 4F E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2 E598 53 E599 20 F7  Fixe la précomp E59B 86 BF E59D A7 07 E59F 6F 01 E5A1 39  Calcul automat: E5A2 DE 4F E5A4 10 8E 00 80 E5A8 CC BF 84 Calcul d'un CRO E5AB 34 06 E5AD A6 E4 E5AF A8 CO E5B1 34 02 E5B3 44 E5B4 44 E5B5 44 E5B6 44 E5B7 A8 E4 E5B8 1F 89 E5BD 54	LBSR \$E48C CLRA LDA ,X RTS ccteur simple de DECA BNE \$E55A COMB BRA \$E592 Pensation pour s LDA #\$BF STA \$07,X CLR \$01,X RTS LDY #\$008 LDU \$4F LDY #\$008 LDD #\$BF8 FSHS B,A LDA ,S EORA ,U+ PSHS A LSRA LSRA LSRA LSRA LSRA LSRA LSRA LSR	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant Erreur dans CC Sort du programme  imple densité Séparateur actif à \$3F Fixe séparateur Fixe 128 mots par secteur  tificateur en simple densité Ptr buffer secteur Taille simple densité 4 Départ CRC identificateur  Empile le CRC Lit le CRCHigh Masque les bits entrants  Masque les bits entrants	E61F A7 03 E621 E6 84 E623 2A FC E625 C6 FB E627 E7 03 E629 FF E62A E6 84 E62C 2A FC E62E E6 C0 E630 E7 03 E632 4A E633 26 F5 E635 E6 84 E637 C5 08 E639 27 FA E63B 35 01 E63D 6F 84 E63F 0D 48 E63F 10 2B FE 5C E645 39  Ecriture d'un E646 17 FF 52 E649 17 FF 56 E64C 34 01 E64E 34 06 Recherche le s E650 17 FE F9 E653 10 25 FF 8D Ecriture de 6 E657 C6 FF E659 E7 04 E658 86 06 E655 C6 24	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB \$\$FB STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,V BPL \$E62A LDB ,U+ STB \$03,X DECA BNE \$E62A LDB ,X BITB \$\$08 BEQ \$E635 PULS CC CLR ,X TST <\$48 LBMI \$E4A1 RTS  Secteur simple densité LBSR \$E5A2 PSHS CC PSHS B,A secteur LBSR \$E554 LBSR \$E554 LBCS \$E5E4 blancs LDB \$\$FF STB \$04,X LDA \$\$75 LDB \$\$FF STB \$04,X LDA \$\$56 LDB \$\$75 LDB	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère Enregistre le caractère Pour les 256 caractères Lit status opération Attend la fin de l'opération Restaure CC Reset lecteur Si vérification demandée, traite  Fixe la précompensation Calcul du CRC pour le secteur Préserve CC Empile le CRC Recherche le secteur Si erreur, sort  Passage en mode "données" 6 caractère à écrire Passe en écriture
E58E 17 FE FB E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2 E598 53 E599 20 F7  Fixe la précomp E59B 86 BF E59D A7 07 E59F 6F 01 E5A1 39  Calcul automat: E5A2 DE 4F E5A4 10 8E 00 80 E5A8 CC BF 84 Calcul d'un CRC E5AB 34 06 E5AD A6 E4 E5BF A8 C0 E5B1 34 02 E5B1 34 02 E5B3 44 E5B6 44 E5B6 44 E5B6 44 E5B7 A8 E4 E5B9 A7 E4 E5BB 1F 89 E5BB 54 E5BB 54 E5BB 54 E5BF 54 E5BF 54 E5BF 54 E5BF 54	LBSR \$E48C CLRA LDA ,X RTS RTS secteur simple de DECA BNE \$E55A COMB BRA \$E592 Densation pour s LDA #\$BF STA \$07,X CLR \$01,X RTS LDY #\$008 LDU \$4F LDY #\$008 LDU #\$BF8 COMB LDD #\$BF8 LDA SEORA ,U+ PSHS A LSRA LSRA LSRA LSRA LSRA LSRA LSRA LSR	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant Erreur dans CC Sort du programme  imple densité Séparateur actif à \$3F Fixe séparateur Fixe 128 mots par secteur  tificateur en simple densité Ptr buffer secteur 0 Taille simple densité 4 Départ CRC identificateur  Empile le CRC Lit le CRCHigh Masque les bits sortants  Masque les bits entrants  Masque dans B  Ajuste masque pour M*2^5	E61F A7 03 E621 E6 84 E623 2A FC E625 C6 FB E627 E7 03 E629 4F E62A E6 84 E62C 2A FC E62E E6 C0 E630 E7 03 E632 4A E632 2A FC E63E E6 C0 E630 E7 03 E632 4A E637 C5 08 E639 27 FA E63B 35 01 E63B 35 01 E63D 6F 84 E63T 0D 48 E641 10 2B FE 5C E645 39  ECRITURE d'un E646 17 FF 52 E649 17 FF 56 E64C 34 01 E64E 34 06 Recherche le s E650 17 FE F9 E653 10 25 FF 8D Ecriture de 6 E657 C6 FF E659 E7 04 E65B 86 06 E65D C6 24 E65F T 84 E661 E6 84	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB \$\$F8 STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,U+ STB \$03,X DECA BNE \$E62A LDB ,X BITB \$03,X DECA BNE \$E62A LDB ,X BITB \$\$08 BEQ \$E635 PULS CC CLR ,X TST \$48 LBMI \$E4A1 RTS Secteur simple densité LBSR \$E5A2 PSHS CC PSHS \$E5A2 PSHS CC PSHS B,A secteur LBSR \$E5A2 PSHS \$E5A2	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère Enregistre le caractère Pour les 256 caractères Lit status opération Attend la fin de l'opération Restaure CC Reset lecteur Si vérification demandée, traite  Fixe la précompensation Calcul du CRC pour le secteur Préserve CC Empile le CRC Recherche le secteur Si erreur, sort  Passage en mode "données" 6 caractère à écrire Passe en écriture données FM Attend fin de
E58E 17 FE FB E591 4F E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2 E598 53 E599 20 F7  Fixe la précomparation de	LBSR \$E48C CLRA LDA ,X RTS ccteur simple de DECA BNE \$E55A COMB BRA \$E592 Pensation pour s LDA #\$BF STA \$07,X CLR \$01,X RTS ALDY #\$008 LDU \$4F LDY #\$008 LDD #\$BF8 FSHS B,A LDA ,S EORA ,U+ PSHS A LSRA LSRA LSRA LSRA LSRA LSRA LSRA LSR	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant Erreur dans CC Sort du programme  imple densité Séparateur actif à \$3F Fixe séparateur Fixe 128 mots par secteur  tificateur en simple densité Ptr buffer secteur Taille simple densité 4 Départ CRC identificateur  Empile le CRC Lit le CRCHigh Masque les bits sortants  Masque dans B Ajuste masque pour M*2^5  Ajuste masque	E61F A7 03 E621 E6 44 E623 2A FC E625 C6 FB E627 E7 03 E629 4F E62A E6 84 E62C 2A FC E62E E6 C0 E630 E7 03 E632 4A E633 26 F5 E635 E6 84 E637 C5 08 E639 27 FA E63B 35 01 E63D 6F 84 E63F 0D 48 E641 10 2B FE 5C E645 39  Ecriture d'un E646 17 FF 52 E649 17 FF 56 E640 34 01 E648 34 06 Recherche le s E650 17 FF 9 E653 10 25 FF 8D Ecriture de 6 E657 C6 FF E659 E7 04 E658 86 06 E659 C6 24 E65F E7 84 E661 E6 84	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB \$\$FB STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,Y BPL \$E62A LDB ,U+ STB \$03,X DECA BNE \$E62A LDB ,X BITB \$\$08 BEQ \$E635 PULS CC CLR ,X TST \$48 RTS \$\$441 RTS  Secteur simple densité LBSR \$E54A LBMI \$E4A1 RTS  Secteur Simple densité LBSR \$E55A2 PSHS CC PSHS B,A secteur LBSR \$E554 blancs LBCS \$E554 blancs LDB \$\$FF STB \$04,X LDA \$\$50 LDB \$\$FF STB \$04,X LDA \$\$50 LDB \$\$75 LDB	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère Enregistre le caractère Pour les 256 caractères Lit status opération Attend la fin de l'opération Restaure CC Reset lecteur Si vérification demandée, traite  Fixe la précompensation Calcul du CRC pour le secteur Préserve CC Empile le CRC Recherche le secteur Si erreur, sort  Passage en mode "données" 6 caractère à écrire Passe en écriture données FM   Attend fin de transmission
E58E 17 FE FB E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2 E598 53 E599 20 F7  Fixe la précomp E59B 86 BF E59D A7 07 E59F 6F 01 E5A1 39  Calcul automat: E5A2 DE 4F E5A4 10 8E 00 80 E5A8 CC BF 84 Calcul d'un CRC E5AB 34 06 E5AB 34 06 E5AB A6 E4 E5BF 44 E5BF 44 E5BF 44 E5BF 44 E5BF 54 E5BB 1F 89 E5BB 54 E5BC 48 E5C1 48 E5C2 48	LBSR \$E48C CLRA LDA ,X RTS RTS secteur simple de DECA BNE \$E55A COMB BRA \$E592 Densation pour s LDA #\$BF STA \$07,X CLR \$01,X RTS LQUE du CRC iden LDU \$4F LDY #\$008 LDY #\$BF8 COMB LDD #\$BF8 LDA \$5 EQUE du CRC iden LDU \$4F LDY #\$008 LDY #\$08 LDY #\$08 LDY #\$08 LDY #\$08 LDA ,S EQUE du CRC iden LDY #\$08 LDY #\$08 LDY #\$08 LDY #\$108 LDY #\$108 LDY #\$108 LDY #\$108 LSTA ,S TSA ,S TSA ,S TFR A,B LSRB LSRB LSRB LSRB LSRB LSRB LSRB LSR	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant Erreur dans CC Sort du programme  imple densité Séparateur actif à \$3F Fixe séparateur Fixe 128 mots par secteur  tificateur en simple densité Ptr buffer secteur 0 Taille simple densité 4 Départ CRC idensité 2 Départ CRC bit le CRC Lit le CRCHigh Masque les bits sortants  Masque dans B  Ajuste masque pour M*2^5  Ajuste masque pour M*2^12	E61F A7 03 E621 E6 84 E623 2A FC E625 C6 FB E627 E7 03 E629 4F E62A E6 84 E62C 2A FC E62E E6 C0 E630 E7 03 E632 4A E633 26 F5 E635 E6 84 E637 C5 08 E639 27 FA E63B 35 01 E64B 39  Ecriture d'un E646 17 F5 2 E649 17 FF 52 E65B 10 12 E64E 34 01 E64E 34 06 E65E C6 FF E659 E7 04 E65B 86 06 E65D C6 24 E65F E7 84 E661 E6 84 E663 2A FC E6665 6F 03 E6667 4A	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB \$F8B STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,U+ STB \$03,X DECA BNE \$E62A LDB ,X BITB \$03,X DECA BNE \$E62A LDB ,X BITB \$03,X DECA CC CLR ,X STT <\$48 LBMI \$E4A1 RTST \$48 LBMI \$E4A1 RTST \$554 LBSR \$E52A LBSR \$E52A LBBMI \$E4A1 RTST \$48 LBMI \$E4A1 RTST \$48 LBMI \$E4A1 RTST \$554 LBSR \$E55A PSHS CC PSHS B,A RECTEUR LBSR \$E55A PSHS CC DSHS B,A RECTEUR \$554 LBC \$E554 LBC \$E556 LBC \$E5564 LBC \$E5661 LBC \$E56661 L	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère Enregistre le caractère Pour les 256 caractères Lit status opération Attend la fin de l'opération Restaure CC Reset lecteur Si vérification demandée, traite  Fixe la précompensation Calcul du CRC pour le secteur Préserve CC Empile le CRC Recherche le secteur Si erreur, sort  Passage en mode "données" 6 caractère à écrire Passe en écriture données FM   Attend fin de transmission Ecrit un caractère à 0 Pour les 6
E58E 17 FE FB E591 4F E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2 E598 53 E599 20 F7  Fixe la précomparation de	LBSR \$E48C CLRA LDA ,X RTS ceteur simple de DECA BNE \$E55A COMB BRA \$E592 Densation pour s LDA #\$BF STA \$07,X CLR \$01,X RTS  LDA #\$BF STA \$07,X CLR \$01,X RTS  LDA #\$BF STA \$07,X CLR \$01,X RTS  AUTOM \$AF LDY \$008 LDD \$BF8 LDD \$BF8 LDD \$BF8 LDA ASLA LSRA LSRA LSRA LSRA LSRA LSRA LSRA	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant Erreur dans CC Sort du programme  imple densité Séparateur actif à \$3F Fixe séparateur Fixe 128 mots par secteur  tificateur en simple densité Ptr buffer secteur  Taille simple densité Départ CRC identificateur  Empile le CRC Lit le CRCHigh Masque les bits sortants  Masque dans B Ajuste masque pour M*2^5  Ajuste masque pour M*2^12 Ajuste poids fort du	E61F A7 03 E621 E6 44 E623 2A FC E625 C6 FB E627 E7 03 E629 FF E62A E6 84 E62C 2A FC E62E E6 C0 E630 E7 03 E632 4A E633 26 F5 E635 E6 84 E637 C5 08 E639 27 FA E63B 35 01 E63B 35 01 E63B 35 01 E63B 00 48 E63F 00 48 E64F 10 2B FE 5C E64F 39  Ecriture d'un E646 17 FF 52 E649 17 FF 56 E64C 34 01 E64E 34 06 Recherche le s E650 17 FB F9 E653 10 25 FF 8D Ecriture de 6 E657 C6 FF E659 E7 04 E65F E7 84 E661 E6 84 E661 2A FC E6657 67 E6657 A6 E6657 A7 E6667 A4 E6663 2A FC E6667 A4 E6663 2A FC E6667 A6 E6668 26 F7	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB \$\$FB STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,Y BPL \$E62A LDB ,U+ STB \$03,X DECA BNE \$E62A LDB ,X BITB \$\$08 BEQ \$E635 PULS CC C,C,C,C,C,C,C,C,C,C,C,C,C,C,C,C,C,C,	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère Enregistre le caractère Pour les 256 caractères Lit status opération Attend la fin de l'opération Restaure CC Reset lecteur Si vérification demandée, traite  Fixe la précompensation Calcul du CRC pour le secteur Préserve CC Empile le CRC Recherche le secteur Si erreur, sort  Passage en mode "données" 6 caractère à écrire Passe en écriture données FM   Attend fin de transmission Ecrit un caractère à 0
E58E 17 FE FB E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2 E598 53 E599 20 F7  Fixe la précomp E59B 86 BF E59D A7 07 E59F 6F 01 E5A1 39  Calcul automat: E5A2 DE 4F E5A4 10 8E 00 80 E5A8 CC BF 84 Calcul d'un CRC E5AB 34 06 E5AB 34 06 E5AB A6 E4 E5BF 44 E5BF 44 E5BF 44 E5BF 44 E5BF 54 E5BB 1F 89 E5BB 54 E5BC 48 E5C1 48 E5C2 48	LBSR \$E48C CLRA LDA ,X RTS RTS secteur simple de DECA BNE \$E55A COMB BRA \$E592 PENSATION POUR S LDA #\$BF STA \$07,X CLR \$01,X RTS LQUE du CRC iden LDU \$4F LDY #\$008 LDY #\$BF8 COMB LDY #\$BF8 LDA \$5E0RA ,U+ PSHS A LSRA LSRA LSRA LSRA LSRA LSRA LSRA LSR	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant Erreur dans CC Sort du programme  imple densité Séparateur actif à \$3F Fixe séparateur Fixe 128 mots par secteur  tificateur en simple densité Ptr buffer secteur 0 Taille simple densité 4 Départ CRC identificateur  Empile le CRC Lit le CRCHigh Masque les bits sortants  Masque dans B Ajuste masque pour M*2^5  Ajuste masque pour M*2^12 Ajuste poids fort du masque pour M*2^5 Poids fort pour M*2^5	E61F A7 03 E621 E6 84 E623 2A FC E625 C6 FB E627 E7 03 E629 4F E62A E6 84 E62C 2A FC E62E E6 C0 E630 E7 03 E632 4A E633 26 F5 E635 E6 84 E637 C5 08 E639 27 FA E63B 35 01 E65D 6F 84 E63T 05 08 E639 17 FF 52 E649 17 FF 52 E650 17 FF F9 E653 10 25 FF 8D Ecriture de 6 E657 C6 FF E659 E7 04 E65B 86 06 E65D C6 24 E65F E7 84 E661 E6 84 E663 2A FC E666 E6 03 E667 4A E668 26 F7 Ecriture du ma E66A E6 84	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB \$\$FB STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,U+ STB \$03,X DECA BNE \$E62A LDB ,X BITB \$\$08 BEQ \$E635 PULS CC CLR ,X TST \$48 LBMI \$E4A1 RTS  Secteur simple densité LBSR \$E59B LBSR \$E59B LBSR \$E59B LBSR \$E59B LBSR \$E54C LBCS \$E5E4 blancs LDB \$\$FF STB \$04,X LDB \$\$7 LDB \$\$7 STB \$04,X LDB \$\$7	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère Enregistre le caractère Pour les 256 caractères Lit status opération Attend la fin de l'opération Restaure CC Reset lecteur Si vérification demandée, traite  Fixe la précompensation Calcul du CRC pour le secteur Préserve CC Empile le CRC Recherche le secteur Si erreur, sort  Passage en mode "données" 6 caractère à écrire Passe en écriture données FM   Attend fin de transmission Ecrit un caractère à 0 Pour les 6
E58E 17 FE FB E591 4F E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2 E598 53 E599 20 F7  Fixe la précomparation de	LBSR \$E48C CLRA LDA ,X RTS ceteur simple de DECA BNE \$E55A COMB BRA \$E592 Densation pour s LDA #\$BF STA \$07,X CLR \$01,X RTS LDA #\$BF STA \$07,X CLR \$01,X RTS LDD \$\$4F LDY \$\$008 LDD \$\$4F LDY \$\$008 LDD \$\$BF8 STA \$07,X CLR \$01,X RTS LSTA \$07,X CLR \$01,X RTS LDD \$\$5TA \$07,X CLR \$01,X RTS LDD \$\$4F LDY \$\$008 LDD \$\$5TA \$0.5 EORA ,U+ PSHS A LSRA LSRA LSRA LSRA LSRA LSRA LSRA LSR	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant Erreur dans CC Sort du programme  imple densité Séparateur actif à \$3F Fixe séparateur Fixe 128 mots par secteur  tificateur en simple densité Ptr buffer secteur Taille simple densité 4 Départ CRC identificateur  Empile le CRC Lit le CRCHigh Masque les bits sortants  Masque dans B Ajuste masque pour M*2^5  Ajuste masque pour M*2^5 Poids fort pour M*2^5 NOR poids fort pour M*2^5 XOR poids fort pour M*2^5	E61F A7 03 E621 E6 84 E623 2A FC E625 C6 FB E627 E7 03 E629 4F E62A E6 84 E62C 2A FC E62E E6 C0 E630 E7 03 E632 4A E633 26 F5 E635 E6 84 E637 C5 08 E639 27 FA E638 35 01 E630 6F 84 E637 C5 08 E639 17 FF 52 E645 39  Ecriture d'un E646 17 FF 52 E649 17 FF 56 E64C 34 01 E648 34 06 Recherche le s E650 17 FF 9 E653 10 25 FF 8D Ecriture de 6 E657 C6 FF E659 E7 04 E658 86 06 E655 C7 C6 FF E659 E7 04 E658 E661 E6 84 E663 2A FC E666 26 F7 Ecriture du ma E664 E664 E6 84 E666 26 F7 Ecriture du ma E668 26 F7 Ecriture du ma	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB \$\$FB STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,X BPL \$E62A LDB ,U+ STB \$03,X DECA BNE \$E62A LDB ,X BITB \$\$08 BEQ \$E635 PULS CC CLR ,X TST <\$48 LBMI \$E4A1 RTS  secteur simple densité LBSR \$E5A2 PSHS CC PSHS B,A secteur LBSR \$E55A2 PSHS CC PSHS B,A secteur LBSR \$E55A2 PSHS CC PSHS B,A secteur LBSR \$E55A2 PSHS CC PSHS B,A secteur LBSR \$E5A2 PSHS \$CA LBCS \$E5E4 Dlancs LDB \$\$E661 CLR \$03,X DECA BNE \$E661 CLR \$03,X DECA BNE \$E661 LTQUAGe de données LDB X BPL \$E666	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère Enregistre le caractère Pour les 256 caractères Lit status opération Attend la fin de l'opération Restaure CC Reset lecteur Si vérification demandée, traite  Fixe la précompensation Calcul du CRC pour le secteur Préserve CC Empile le CRC Recherche le secteur Si erreur, sort  Passage en mode "données" 6 caractère à écrire Passe en écriture données FM   Attend fin de transmission Ecrit un caractère à 0 Pour les 6 caractères  Attend fin de transmission
E58E 17 FE FB E591 4F E592 A6 84 E594 39 Recherche du se E595 4A E596 26 C2 E598 53 E599 20 F7  Fixe la précomp E59B 86 BF E59D A7 07 E59F 6F 01 E5A1 39  Calcul automat: E5A2 DE 4F E5A4 10 8E 00 80 E5A8 CC BF 84 Calcul d'un CRC E5AB 34 06 E5AD A6 E4 E5AF A8 C0 E5B1 34 02 E5B1 34 02 E5B1 34 02 E5B3 44 E5B6 44 E5B6 44 E5B7 A8 E4 E5B9 A7 E4 E5B9 B7 A8 E4 E5B9 B7 B9 E5BD 54 E5BE 56 E5C1 48 E5C2 48 E5C2 48 E5C3 48 E5C4 E8 62 E5C6 E7 62 E5C6 E7 62 E5C6 IF 89	LBSR \$E48C CLRA LDA ,X RTS RTS secteur simple de DECA BNE \$E55A COMB BRA \$E592 PENSATION POUR S LDA #\$BF STA \$07,X CLR \$01,X RTS LQUE du CRC iden LDU \$4F LDY #\$008 LDY #\$BF8 COMB LDY #\$BF8 LDA \$5E0RA ,U+ PSHS A LSRA LSRA LSRA LSRA LSRA LSRA LSRA LSR	Temporisation Pas d'erreur dans CC  nsité suivant Recherche du secteur suivant Erreur dans CC Sort du programme  imple densité Séparateur actif à \$3F Fixe séparateur Fixe 128 mots par secteur  tificateur en simple densité Ptr buffer secteur  Taille simple densité Départ CRC identificateur  Empile le CRC Lit le CRCHigh Masque les bits sortants  Masque dans B Ajuste masque pour M*2^5  Ajuste masque pour M*2^12  Ajuste poids fort du masque pour M*2^5 Poids fort pour M*2^5 XOR poids fort pour M*2^5	E61F A7 03 E621 E6 84 E623 2A FC E625 C6 FB E627 E7 03 E629 4F E62A E6 84 E62C 2A FC E62E E6 C0 E630 E7 03 E632 4A E633 26 F5 E635 E6 84 E637 C5 08 E639 27 FA E63B 35 01 E65D 6F 84 E63T 05 08 E639 17 FF 52 E649 17 FF 52 E650 17 FF F9 E653 10 25 FF 8D Ecriture de 6 E657 C6 FF E659 E7 04 E65B 86 06 E65D C6 24 E65F E7 84 E661 E6 84 E663 2A FC E666 E6 03 E667 4A E668 26 F7 Ecriture du ma E66A E6 84	BPL \$E61B STA \$03,X LDB ,X BPL \$E621 LDB \$\$FB STB \$03,X CLRA LDB ,X BPL \$E62A LDB ,U+ STB \$03,X DECA BNE \$E62A LDB ,X BITB \$\$08 BEQ \$E635 PULS CC CLR ,X TST \$48 LBMI \$E4A1 RTS  Secteur simple densité LBSR \$E59B LBSR \$E59B LBSR \$E59B LBSR \$E59B LBSR \$E54C LBCS \$E5E4 blancs LDB \$\$FF STB \$04,X LDB \$\$7 LDB \$\$7 STB \$04,X LDB \$\$7	transmission Ecrit un mot de synchro Attend la fin de la transmission Ecrit le marquage de données 256 caractères à écrire Attend la fin de la transmission Lit un caractère Enregistre le caractère Pour les 256 caractères Lit status opération Attend la fin de l'opération Restaure CC Reset lecteur Si vérification demandée, traite  Fixe la précompensation Calcul du CRC pour le secteur Préserve CC Empile le CRC Recherche le secteur Si erreur, sort  Passage en mode données " 6 caractère à écrire Passe en écriture données FM   Attend fin de transmission Ecrit un caractère à 0 Pour les 6 caractères   Attend fin de

Ecriture du se	ecteur simple den	sité	E695 E6 84	LDB	, X	Attend fin de
E673 C6 FF	LDB #\$FF	Passe en mode "données"	E697 2A FC	BPL	\$E695	transmission
E675 A6 84	LDA ,X	Attend fin de	E699 6F 03	CLR	\$03,X	Ecrit un mot à 0
E677 2A FC	BPL \$E675	transmission	E69B E6 84	LDB	, X	Attend fin de
E679 A6 C0	LDA ,U+	Lit premier caractère	E69D 2A FC	BPL	SE69B	transmission
E67B ED 03	STD \$03,X		Passage du rest			
E67D 86 7F	LDA #\$7F	127 caractères restants	E69F C6 20	LDB	#\$20	Passe en mode
E67F E6 84	LDB ,X	Attend fin de	E6A1 E7 84	STB	, X	"lecture données"
E681 2A FC	BPL \$E67F		E6A3 E6 84	LDB	, X	Attend fin de
E683 E6 C0	LDB ,U+	Lit le caractère	E6A5 2A FC	BPL	SE6A3	transmission
E685 E7 03	STB \$03,X		E6A7 E6 03	LDB	\$03,X	Lit le caractère à perte
E687 4A	DECA	Pour tout	E6A9 43	COMA	1 * * /	2 fois de
E688 26 F5	BNE \$E67F	le secteur	E6AA 26 F7	BNE	\$E6A3	suite
Ecriture du CF		1	E6AC EC 7E	LDD	-\$02,S	Relit le CRC
E68A E6 84	LDB ,X	Attend fin de	E6AE 35 01	PULS	CC	Dégel des interruptions
E68C 2A FC	BPL SE68A	transmission	E6B0 6F 84	CLR	, X	Reset lecteur
E68E 35 04	PULS B	Récupère CRCHigh/Low	E6B2 OD 48	TST	<\$48	Si pas vérification
E690 E7 03	STB \$03,X		E6B4 10 2B FE 37	LBMI	\$E4EF	demandée, traite
E692 43	COMA	Si pas deuxième passe,	E6B8 39	RTS	7	
E693 26 F5	BNE \$E68A			-		1
Clôture du sec						

Identificateur	do Dombiak (II	עס דתת (		E0A4 54 43 48 20			
E000 4D E001 54	FCC "M"	,	Contrôleur Thomson FAT 160 octets	EOA8 44 4F 53			
E002 44 E003 3A	FCC "D" FCB \$3A		Double densité Checksum de l'identificateur	Clôture d'écrit EOAB D6 F0	ure LDB	<\$F0	Lit code commande
Indirections st E004 16 00 24 E007 16 00 2A E000A 16 00 30 Indirections st E00D 16 00 F2 E010 16 01 75 E013 16 01 54 E016 16 01 30 E019 16 01 D4 E01C 16 02 2A E01F 16 02 6C E022 16 00 86 Indirections st E025 16 FF FD E028 16 FF FD	andard sur le:     LBRA	s opérations 2B 34 3D s opérations 02 88 6A 49 90 8E AB s opérations 25	physiques Fonctions standard Lancement du boot Formatage logiques Chargement de la FAT Ouverture d'un fichier Effacement d'un fichier Ecriture d'un secteur Création d'un bloc Initialise opération sur bloc Clôture d'écriture	EOAD C1 02 EOAF 27 25 EOB1 0A FO EOB3 17 00 D2 EOB6 25 31 EOB8 5D EOB9 27 05 EOBB 17 00 AC EOBE 25 29 EOCO 0C FO EOC2 17 00 C3 EOC5 25 22 EOC7 C6 0A EOC9 9E E7 EOCB A6 85 EOCD A7 A5 EOCD 2C F9	CMPB BEQ DEC LBSR BCS TSTB BEQ LBSR BCS INC LBSR BCS LDD LDSR BCS LDB LDX LDA STA DECB BGE	#\$02 \$E0D6 \$\$188 \$E0E9 \$E0C0 \$E16A \$E0E9 \$\$0E9 \$\$0A \$\$7 \$E0E9 \$\$0A \$\$7 \$\$0A \$\$7 \$\$7 \$\$7 \$\$7 \$\$7 \$\$7 \$\$7 \$\$7 \$\$7 \$\$	Si écrasement demandé, écrit FAT seule Passe en sauveg. sans ecr. Recherche fichier courant Si erreur disque, sort Si l'entrée n'existe pas, pas d'effacement Effacement du fichier Si erreur, sort Retour en sauveg avec écrasmt Cherche fichier "SCRATCH.DOS" Si erreur, sort Recopie le nom du fichier courant à la place de "SCRATCH.DOS"
Point d'entrée E02B 34 46	PSHS U,B	, A	].	EOD2 8D 75 EOD4 25 13	BSR BCS	\$E149 \$E0E9	Ecrit le secteur catalogue Si erreur de disque, sort
E02D 33 8C D4 E030 86 00 E032 20 5A Point d'entrée E034 34 46 E036 33 8C CE E039 86 00 E03B 20 51 Point d'entrée	LDA #\$00 BRA \$E00 pour lancement PSHS U,B LEAU <\$E0 LDA #\$00 BRA \$E00	0 8E t du boot flo ,A 007,PCR 0 8E	Point d'entrée traitement Banque 0 demandée Exécution programme  pppy Point d'entrée traitement Banque 0 demandée Exécution programme	Sauvegarde de 1 EDD6 86 02 EDD8 97 4C EDDA C6 14 EDDC 4F EDDD DD 4A EDDF 8D 4C EDE1 9F 4F EDE3 8D 64	a FAT LDA STA LDB CLRA STD BSR STX BSR	#\$02 <\$4C #\$14 <\$4A \$E12D <\$4F \$E149	Programme la sauvegarde de la FAT Rétablissement de FAT swapée Sauvegarde de la FAT
E03D 34 46 E03F 33 8C C8	PSHS U,B LEAU <\$E	,A 00A,PCR	 Point d'entrée traitement	E0E5 25 02 E0E7 0F F0	BCS CLR	\$E0E9 <\$F0	Si erreur de disque, sort Clôture du fichier effectuée
E042 86 01 E044 20 48 Point d'entrée	LDA #\$0: BRA \$E08	8E	Banque 1 demandée Exécution programme floppy	E0E9 39 Swap d'une FAT	RTS double de	ensité	
E046 34 46 E048 33 8C C2 E04B 86 02 E04D 20 3F Point d'entrée E04F 34 46 E051 33 8C BC E054 86 02 E056 20 36 Point d'entrée	PSHS U,B LEAU <\$EL LDA #\$000 BRA \$E000 pour ouverture PSHS U,B LEAU <\$EL LDA #\$000 BRA \$E000 pour effacemen	,A 00D,PCR 2 8E e d'un fichie ,A 0010,PCR 2 8E nt d'un fichi	Point d'entrée traitement Banque 2 demandée Exécution programme er sur floppy Point d'entrée traitement Banque 2 demandée Exécution programme	EOEA 34 07 EOEC 9E ED EOEE 30 89 00 80 EOF2 A6 1F EOF7 A7 88 7F EOFA E7 82 EOFC 9C ED EOFE 26 F2 E100 35 87	PSHS LDX LEAX LDA LDB STA STB CMPX BNE PULS	B,A,CC	Pointeur en milieu de FAT Echange l'octet précédent avec le 127ème octet Déplace pointeur à rebours Fin de FAT ? Non, échange suivant
E058 34 46 E05A 33 8C B6 E05D 86 02 E05F 20 2D Point d'entrée E061 34 46 E063 33 8C B0 E066 86 02 E068 20 24 Point d'entrée E06A 34 46 E06C 33 8C AA E06F 86 02 E071 20 1B Point d'entrée E073 34 46 E075 33 8C A4 E078 86 02 E071 20 1B Point d'entrée E073 34 46 E075 33 8C 92 E081 86 02 E081 86 02 E081 86 02	PSHS U,B LEAU <\$E(L LDA #\$0: BRA \$E0: LEAU <\$E(L LDA #\$0: BRA \$E0: PSHS U,B LEAU \$E(L LDA #\$0: BRA \$E0:	,A 013,PCR 2 8E d'un secteur ,A 016,PCR 2 8E d'un fichier ,A 019,PCR 2 8E on d'un bloc ,A 0101,PCR 2 8E sation d'opér ,A 01F,PCR 2 8E	Point d'entrée traitement Banque 2 demandée Exécution programme sur floppy Point d'entrée traitement Banque 2 demandée Exécution programme sur floppy Point d'entrée traitement Banque 2 demandée Exécution programme sur floppy Point d'entrée traitement Banque 2 demandée Exécution programme sur floppy Point d'entrée traitement Banque 2 demandée Exécution programme ation sur un bloc Point d'entrée traitement Banque 2 demandée Exécution programme Banque 2 demandée Exécution programme	Chargement de 1 E102 DC ED E104 0D 25 E106 26 02 E108 DD 25 E10A 93 25 E10C C1 80 E10B 27 04 E110 9E ED E112 20 02 E114 9E 25 E116 9F ED E118 9F 4F E11A 86 02 E11C 8D 31 E11E 25 C9 E120 0D 58 E122 26 08 E124 8D C4 E126 30 89 00 80 E12A 9F ED E12C 39	LDD TST BNE STD SUBD CMPB BEQ LDX BRA LDX STX LDA BSR BCS TST BNE BSR LEAX STX RTS	<pre>&lt;\$ED &lt;\$25 \$E10A &lt;\$25 \$\$25 \$\$25 \$\$25 \$\$25 \$\$25 \$\$214 &lt;\$ED \$\$2116 &lt;\$25 \$\$25 \$\$214 \$\$20 \$\$214 \$\$202 \$\$214 \$\$202 \$\$214 \$\$202 \$\$214 \$\$202</pre>	Pointeur sur FAT swapée FAT système initialisée ? Non, initialise avec pointeur sur FAT swapée Si la différence entre les deux est de 128 octets, prend le pointeur système Rècupère le pointeur de début de secteur de FAT Initialise les pointeurs pour charger le secteur Chargement de la FAT Si erreur disque, sort Contrôleur double densité ? Oui, swap de la FAT et pointeur courant en milieu de FAT
E085 34 46 E087 33 8C 98 E08A 86 02 E08C 20 00	PSHS U,B LEAU <\$E0 LDA #\$02 BRA \$E08	,A 022,PCR 2 8E que ROM et d' 2	Point d'entrée traitement Banque 2 demandée Exécution programme exécution du traitement   Banque 2	E12D 9E ED E12F 0D 58 E131 26 F9 E133 30 88 80 E136 8D F2 E138 20 B0	LDX TST BNE LEAX BSR BRA	<pre>&lt;\$ED &lt;\$58 \$E12C &lt;-\$80,X \$E12A \$E0EA</pre>	S'il s'agit d'une FAT double densité, repositionne le pointeur de FAT en début de secteur et rétablit la FAT swapée
E092 A7 8D 07 42 E096 AD C4 E098 35 04 E09A E7 8D 07 3A E09E 35 C6	STA >\$E JSR ,U PULS B STB >\$E PULS A,B	7D8,PCR 7D8,PCR ,U,PC	pour retour Commute banque ROM Exécute le programme   Retour en   banque 2	Chargement du p E13A 86 03 E13C 9E E9 E13E 9F 4F E140 8D 0D E142 25 E9 E144 39	remier se LDA LDX STX BSR BCS RTS	ecteur de catalog #\$03 <\$E9 <\$4F \$E14F \$E12D	nue N° du ler secteur catalogue   Pointeur sur buffer   catalogue initialisé   Chargement du secteur   Si erreur, rétablit la FAT   Sort sans erreur
		-		Chargement d'un E145 8D 0F	BSR	\$E156	Charge le secteur
Nom de fichier EOAO 53 43 52 41		ur la sauvega RATCH DOS"	arde	E147 20 F9	BRA	\$E142	Si erreur, rétablit la FAT

Routine de sauv E149 86 08	egarde d LDA	'un secteur #\$08	Sauve le	E1EC D7 F9 E1EE 20 96	STB BRA	<\$F9 \$E186	Numéro secteur catalogue Sort sans erreur
E14B 8D 0B E14D 20 F3	BSR BRA	\$E158 \$E142	secteur Si erreur, rétablit la FAT	Création d'un		∠¢₽D	Dlage libre dans
Charge un secte E14F 97 4C E151 C6 14 E153 4F E154 DD 4A E156 86 02 E158 97 48 E15A 10 9E E9 E15D 17 FE A4 E160 86 03 E162 39	ur de la STA LDB CLRA STD LDA STA LDY LBSR LDA RTS	piste 20 <\$4C #\$14 <\$4A #\$02 <\$48 <\$E9 \$E004 #\$03	Sélection du secteur    Piste 20 demandée   Lecture du secteur demandée   Type d'opération programmé   Initialise ptr buffer secteur   Opération disquette standard   Code "erreur d'entrée-sortie"	E1F0 10 9E ED E1F3 8D 6E E1F5 25 95 E1F7 D7 F6 E1F9 17 FF 3E E1FC 25 8C E1FE 10 9E E9 E201 8D C1 E203 E6 A4 E205 27 21 E207 86 05 E209 C1 FF	LDY BSR BCS STB LBSR BCS LDY BSR LDB BEQ LDA CMPB	<pre>&lt;\$ED \$E263 \$E18C &lt;\$F6 \$E13A \$E18A &lt;\$E9 \$E1C4 ,Y \$E228 #\$05 #\$05</pre>	Place libre dans   dans la FAT ?   Non, sort avec erreur     Stocke le numéro de bloc     Charge ler secteur catalogue     Si erreur, sort     Pointeur sur buffer catalogue     Nombre d'entrées par secteurs     Si l'entrée est effacée,     prend la place.     Code d'erreur Disque plein     Si l'entrée est libre,
Sortie si erreu E163 8D C8 E165 97 E5 E167 43 E168 43 E169 39	BSR STA COMA COMA RTS	\$E12D <\$E5	Rétablit la FAT si swapée, stocke erreur système, erreur dans CC et rétablit code d'erreur	E20B 27 1B E20D 31 A8 20 E210 30 1F E212 26 EF E214 0C 4C E216 96 4C E218 81 10 E21A 22 07	BEQ LEAY LEAX BNE INC LDA CMPA BHI	\$E228 <\$20,Y -\$01,X \$E203 <\$4C <\$4C #\$10 \$E223	prend la place. Si toujours pas d'entrée trouvée, passe à l'entrée suivante Si tous les secteurs de catalogue ont été passés en revue, erreur Disque Plein
Effacement du f E16A A6 2D E16C 97 F6 E16E 6F A4 E170 8D D7 E172 25 F1	LDA STA CLR BSR BCS	\$0D,Y <\$F6 ,Y \$E149 \$E165	Premier bloc du fichier   sélectionné   Elimine le nom du fichier   Ecrit le secteur catalogue   Si erreur disque, sort	E21C 17 FD E5 E21F 86 03 E221 20 D9 Sortie si erre E223 86 05 E225 7E F1 63	LBSR LDA BRA ur "disqu LDA JMP	\$E004 #\$03 \$E1FC e plein" #\$05 \$F163	Charge secteur suivant Code "erreur d'entrée-sortie" Boucle avec ou sans erreur Code "disque plein" Sort avec erreur
E174 10 9E ED E177 D6 F6 E179 5C E17A A6 A5 E17C 6F A5 E17E 6A A5 E180 1F 89 E182 81 C0 E184 25 F3 E186 4F E187 39	LDY LDB INCB LDA CLR DEC TFR CMPA BLO CLRA RTS	<pre>&lt;\$ED &lt;\$F6  B,Y B,Y B,Y A,B #\$C0 \$E179</pre>	Efface (met à \$FF) tous les blocs du fichier courant répertoriés dans la FAT  Pas d'erreur dans CC	Mise à jour du E228 9E E7 E22A D6 F0 E22C C1 03 E22E 26 03 E230 8E F0 A0 E233 C6 0A E235 A6 85 E237 A7 A5 E239 5A	LDX LDB CMPB BNE LDX LDB LDA STA DECB	<\$E7 <\$F0 #\$03 \$E233 #\$F0A0 #\$0A B,Y	Si la sauvegarde avec écrasement est programmée, le fichier est nommé "SCRATCH.DOS" Recopie le nom de fichier dans le catalogue
Ouverture d'un E188 8D BO E18A 25 D9 E18C 25 D5 E18E 8D 34 E190 10 9E E9 E193 DE E7 E195 D6 F0	BSR BCS BCS BSR LDY LDU LDB	\$E13A \$E165 \$E163 \$E1C4 <\$E9 <\$E7 <\$F0	Charge ler secteur catalogue Si erreur disque, sort Si erreur disque, sort Compteur de noms dans X   Init. ptr sur les entrées   et sur nom de fichier   Si la sauvegarde avec	E23A 2C F9 E23C 96 EB E23E A7 2B E240 96 EC E242 D6 F6 E244 ED 2C E246 16 FF 00 Allocation d'u		\$E235 <\$EB \$OB,Y <\$EC <\$F6 \$OC,Y \$E149	Recopie du type de fichier dans le catalogue Recopie du flag de fichier et du numéro de bloc courant dans le catalogue Sauve le secteur de catalogue
E197 C1 03 E199 26 03 E198 CE F0 A0 E198 5F E19F C1 0B E1A1 24 2E E1A3 A6 A5 E1A5 81 FF E1A7 27 25	CMPB BNE LDU CLRB CMPB BHS LDA CMPA BEQ	#\$03 \$E19E #\$F0A0 #\$0B \$E1D1 B,Y #\$FF \$E1CE	écrasement est programmée, le fichier recherché s'appelle "SCRATCH.DOS"   Si le nom est trouvé, récupère les paramètres. Si on se trouve en fin de catalogue, sortie du programme.	E249 D6 F6 Recherche chromed E24B C1 50 E24D 22 OE E24F 5D E250 27 11 E252 A6 A5 E254 81 FF E256 27 2F	LDB matique d CMPB BHI TSTB BEQ LDA CMPA BEQ	<\$F6 'un bloc libre   #80 \$E25D \$E263 B,Y #\$FF \$E287	Bloc de départ dans la FAT (bloc quelconque)   Si bloc > à 80,   ajuste l'offset du bloc   Si le bloc 0 est atteint,   recherche par symétrie   Si la place   est libre,   sort
E1A9 5C E1AA A1 CO E1AC 27 F1 E1AE 31 A8 20 E1B1 30 1F E1B3 26 DE E1B5 0C 4C E1B7 96 4C	INCB CMPA BEQ LEAY LEAX BNE INC LDA	,U+ \$E19F <\$20,Y -\$01,X \$E193 <\$4C <\$4C	Sinon, compare le nom de l'entrée avec nom de fichier demandé Passe à l'entrée suivante Si le dernier secteur du catalogue	E258 5A E259 C1 50 E25B 23 F2 E25D CB 02 E25F C1 A1 E261 20 ED Recherche par :	DECB CMPB BLS ADDB CMPB BRA symétrie LDB	#80 \$E24F #\$02 #161 \$E250 d'un bloc libre #80	Décrémente le bloc d'office, mais si le bloc est > à 80, rajoute 2 pour établir une incrémentation Au-delà du dernier bloc ? Boucle pour test dans la FAT (bloc de départ) Offset de départ (80)
E1B9 81 10 E1BB 22 11 E1BD 17 FE 44 E1C0 86 03 E1C2 20 C8 Fixe le compteu	CMPA BHI LBSR LDA BRA r d'entr	#\$10 \$E1CE \$E004 #\$03 \$E18C ées selon la dens	est atteint, sort du programme Sinon, secteur suivant Code "erreur d'entrée-sortie" Boucle avec ou sans erreur ité	E265 86 05 E267 C1 A0 E269 10 22 FE F8 E26D A6 A5 E26F 81 FF E271 27 14	LDA CMPB LBHI LDA CMPA BEQ	#\$05 #160 \$E165 B,Y #\$FF \$E287	Code erreur disque plein Si dernier test, Sort avec erreur Si la place est libre, sort
E1C4 8E 00 08 E1C7 0D 58 E1C9 27 02 E1CB 30 1C E1CD 39 Sortie si fichi	LDX TST BEQ LEAX RTS	#\$0008 <\$58 \$E1CD -\$04,X	En cas de double densité, fixe le nombre d'entrées par secteur à 8, sinon à 4.	E273 34 04 E275 C0 50 E277 50 E278 CB 50 E27A A6 A5 E27C 81 FF	PSHS SUBB NEGB ADDB LDA CMPA	B #80 #80 B,Y #\$FF	Préserve l'offset de bloc   Calcule la symétrie   par rapport au   bloc 80   Si la place   est libre,
E1CE 5F E1CF 20 1B	CLRB BRA	\$E1EC	Si fichier introuvable, secteur=0 et sort	E27E 27 05 E280 35 04 E282 5C	BEQ PULS INCB	\$E285 B	sort   sort   Restitue l'offset de bloc   Place
Récupération de E1D1 E6 2B E1D3 D1 EB E1D5 26 D7 E1D7 E6 2C E1D9 D1 EC E1DB 26 D1 E1DD D6 4C	s paramè LDB CMPB BNE LDB CMPB BNE LDB	tres du fichier \$0B,Y <\$EB \$E1AE \$0C,Y <\$EC \$E1AE \$4C	Si type de fichier non toléré, poursuit la recherche dans le catalogue Si flag de fichier non toléré, poursuit la recherche dans catalogue Stocke le	E283 20 E0 E285 32 61 E287 6F A5 E289 5A E28A D7 F9 E28C 4F E28D 39	BRA LEAS CLR DECB STB CLRA RTS	\$E265 \$01,S B,Y <\$F9	suivante Rétablit la pile Valide la place du bloc Ajuste et stocke le numéro de bloc Sort sans erreur
E1DF A6 2D E1E1 97 F6 E1E3 0F F5 E1E5 AE 2E E1E7 9F F7 E1E9 10 9F FA	LDA STA CLR LDX STX STY	\$0D,Y <\$F6 <\$F5 \$0E,Y <\$F7 <\$FA	premier bloc du fichier Compteur de secteur à 0   Stocke le nombre d'octets dans le dernier secteur Stocke pointeur d'entrée	Initialisation E28E D6 F6 E290 4F E291 54 E292 DD FB E294 4C	d'une op LDB CLRA LSRB STD INCA	ération sur un 1 <\$F6 <\$FB	bloc Numéro de bloc courant   Calcule le   numéro   de piste   Initialisation du compteur

E295	97 F5	STA	<\$F5	de secteur	ı	E29D	39	RTS	
E297	24 02	BHS	\$E29B	Selon la parité du numéro					
E299	86 09	LDA	#\$09	de bloc, le premier secteur					
E29B	97 FA	STA	<\$FA	est le secteur 1 ou 9					

Identificateur de RomDisk (IDDISK)	1
E000 4D FCC "M" Contrôleur Thomson E001 4B FCC "K" FAT 160 octets	Lancement du boot QDD E0A0 17 00 66 LBSR \$E109 Initialisation registres
E002 43 FCC "C" Double densité E003 30 FCB \$30 Checksum de l'identificateur	E0A3 0F 49 CLR <\$49 Lecteur 0 demandé E0A5 17 00 7A LBSR \$E122 Choix du lecteur
E003 30 FCB \$30 Checksum de l'identificateur	E0A5 17 00 7A LBSR \$E122 Choix du lecteur E0A8 17 00 AE LBSR \$E159 Initialise en simple densité
Indirections standard sur les opérations physiques	EOAB CC 00 44 LDD #\$0044 Secteur 68 (Boot QDD)
E004 16 00 E4 LBRA \$E0EB Fonctions standard QDD E007 16 00 96 LBRA \$E0A0 Lancement du boot QDD	E0AE DD 4C
E00A 16 03 94 LBRA \$E3A1 Formatage QDD	EOB4 DF 4F STU <\$4F sélectionné
Indirections standard sur les opérations logiques E00D 16 05 47 LBRA \$E557 Chargement de la FAT	E0B6 17 01 D8 LBSR \$E291 Lit le secteur QDD E0B9 DE 4F LDU <\$4F Ptr buffer secteur
E010 16 05 71 LBRA \$E584 Ouverture d'un fichier	EOBB 25 20 BCS \$EODD Si erreur, sort
E013 16 06 6B LBRA \$E681 Effacement d'un fichier E016 16 05 5E LBRA \$E577 Ecriture d'un secteur	E0BD 17 00 7F
E019 16 05 C7 LBRA \$E5E3 Création d'un fichier	EOC4 34 20 PSHS Y en pile
E01C 16 06 1E LBRA \$E63D Allocation d'un bloc E01F 16 06 7E LBRA \$E6A0 Initialise opération sur bloc	E0C6 86 55   LDA #\$55   Checksum de départ   DEC ,U   Décode les
E022 16 04 F5 LBRA \$E51A Clôture d'écriture	EOCA 63 C4 COM ,U données
Indirections standard sur les opérations physiques E025 16 00 BB LBRA \$E0E3 Fonctions standard QDD	EOCC AB CO ADDA ,U+ Calcule le checksum EOCE 11 A3 E4 CMPU ,S   Si pas fin du décodage,
E028 16 00 C5 LBRA \$E0F0 Fonctions système QDD	EOD1 26 F5 BNE \$EOC8 boucle
Point d'entrée pour opération standard floppy	EOD3 35 20 PULS Y Rétablit la pile EOD5 A1 C4 CMPA ,U Si checksum incorrect,
E02B 34 46 PSHS U,B,A	EOD7 26 04 BNE \$EODD   lance l'application EOD9 6E 8D 81 23 JMP >\$6200,PCR Sinon, exécute le boot
E02D 33 8C D4 LEAU <\$E004,PCR Point d'entrée traitement E030 86 00 LDA #\$00 Banque 0 demandée	EOD9 6E 8D 81 23 JMP >\$6200,PCR Sinon, exécute le boot Sortie si erreur de boot
E032 20 5A BRA \$E08E Exécution programme Point d'entrée pour lancement du boot floppy	EODD OF 80 CLR <\$80 Flag "contrôleur absent"  EODF 6E 9F 00 1E JMP >[\$001E] Lance l'application à froid
E034 34 46 PSHS U,B,A	EODF 6E 9F 00 1E JMP >[\$001E] Lance l'application à froid
E036 33 8C CE LEAU <\$E007,PCR Point d'entrée traitement E039 86 00 LDA #\$00 Banque 0 demandée	Opérations standard avec numéro de secteur QDD réel EOE3 34 7F PSHS U,Y,X,DP,B,A,CC
E03B 20 51 BRA \$E08E Exécution programme	EOE5 8D 22 BSR \$E109 Initialise registres disque
Point d'entrée pour formatage QDD E03D 34 46 PSHS U,B,A	EOE7 86 FF LDA #\$FF Flag pour opérations EOE9 20 05 BRA \$EOFO QDD avec secteur réel
E03F 33 8C C8 LEAU <\$E00A,PCR Point d'entrée traitement	
E042 86 01 LDA #\$01 Banque 1 demandée E044 20 48 BRA \$E08E Exécution programme	Opérations standard avec numéro de secteur QDD interprété EOEB 34 7F PSHS U,Y,X,DP,B,A,CC
Point d'entrée pour chargement de la FAT floppy	EOED 8D 1A BSR \$E109 Initialise registres disque
E046 34 46 PSHS U,B,A   E048 33 8C C2 LEAU <\$E00D,PCR Point d'entrée traitement	EOEF 4F CLRA Flag de secteur interprété Opération système avec numéro de secteur QDD interprété
E04B 86 02 LDA #\$02 Banque 2 demandée	EOFO 97 4A STA <\$4A Ajourne le flag/nº de piste
E04D 20 3F BRA \$E08E Exécution programme Point d'entrée pour ouverture d'un fichier floppy	E0F2 DC 4B LDD <\$4B Protection de E0F4 34 06 PSHS B,A DKTRK et DKSEC
E04F 34 46 PSHS U,B,A	EOF6 8D 2A BSR \$E122 Choix du lecteur
E051 33 8C BC LEAU <\$E010,PCR Point d'entrée traitement E054 86 02 LDA #\$02 Banque 2 demandée	EOF8 25 04 BCS \$EOFE Si erreur, sort EOFA 8D 4C BSR \$E148 Exécute l'opération
E056 20 36 BRA \$E08E Exécution programme	EOFC 8D 41 BSR \$E13F Eteint le moteur QDD
Point d'entrée pour effacement d'un fichier sur floppy E058 34 46 PSHS U,B,A	Sortie du programme EOFE 35 06 PULS A,B Restaure DKTRK
E05A 33 8C B6 LEAU <\$E013,PCR Point d'entrée traitement	E100 DD 4B STD <\$4B et DKSEC
E05D 86 02 LDA #\$02 Banque 2 demandée E05F 20 2D BRA \$E08E Exécution programme	E102 35 02 PULS A Dépile le CC E104 1E 8A EXG A,CC Restaure le CC
Point d'entrée pour écriture d'un secteur sur floppy	E106 44 LSRA Bit d'erreur dans CC
E061 34 46 PSHS U,B,A   E063 33 8C BO LEAU <\$E016,PCR Point d'entrée traitement	E107 35 FE PULS A,B,DP,X,Y,U,PC
E066 86 02 LDA #\$02 Banque 2 demandée	Initialisation des registres disque
E068 20 24 BRA \$E08E Exécution programme Point d'entrée pour création d'un fichier sur floppy	E109 1F 50 TFR PC,D PC dans D E10B 84 70 ANDA #\$70   Initialise le DP
E06A 34 46 PSHS U,B,A	E10D 1F 8B TFR A,DP MO=\$20 TO=\$60 E10F 30 8D 06 BD LEAX >\$E7D0.PCR Ptr sur registres disgues
E06C 33 8C AA LEAU <\$E019,PCR Point d'entrée traitement E06F 86 02 LDA #\$02 Banque 2 demandée	E10F 30 8D 06 BD LEAX >\$E7D0,PCR Ptr sur registres disques E113 0F 4E CLR <\$4E Efface code d'erreur
E071 20 1B BRA \$E08E Exécution programme	E115 6F 84 CLR ,X Reset lecteur E117 86 CE LDA #\$CE   Séparateur de donnée
Point d'entrée pour allocation d'un bloc sur floppy E073 34 46 PSHS U,B,A	E119 A7 07 STA \$07,X avec compteur de \$4E
E075 33 8C A4 LEAU <\$E01C,PCR Point d'entrée traitement E078 86 02 LDA #\$02 Banque 2 demandée	E11B 86 FF LDA #\$FF Programme le mode données E11D A7 04 STA \$04,X le mode "donnée"
E07A 20 12 BRA \$E08E Exécution programme	E11F 6F 01 CLR \$01,X Pas de précompensation
Point d'entrée pour initialisation d'opération sur un bloc E07C 34 46 PSHS U,B,A	E121 39 RTS
E07E 33 8C 9E LEAU <\$E01F,PCR Point d'entrée traitement	Sélection des bits de lecteur QDD
E081 86 02 LDA #\$02 Banque 2 demandée E083 20 09 BRA \$E08E Exécution programme	E122 D6 49 LDB <\$49 Si face impaire E124 C5 FD BITB #\$FD demandée, erreur
Point d'entrée pour clôture d'écriture sur floppy	E126 26 12 BNE \$E13A   "lecteur non prêt"
E085 34 46 PSHS U,B,A   E087 33 8C 98 LEAU <\$E022,PCR Point d'entrée traitement	E128 33 8D 00 18 LEAU >\$E144,PCR Table des bits de lecteurs E12C A6 C5 LDA B,U Sélectionne
E08A 86 02 LDA #\$02 Banque 2 demandée	E12E A7 02 STA \$02,X le lecteur
E08C 20 00 BRA \$E08E Exécution programme Module de commutation de banque ROM et d'exécution du traitement	E130 97 57 STA <\$57   adéquat. E132 E6 01 LDB \$01,X   Si disque
E08E C6 03 LDB #\$03 Banque 3	E134 C5 40 BITB #\$40 QDD absent, erreur
E090 34 04 PSHS B   pour retour E092 A7 8D 07 42 STA >\$E7D8,PCR Commute banque ROM	E136 26 02   BNE \$E13A   "lecteur non prêt"   E138 4F   CLRA   Pas d'erreur dans CC
E096 6E C4 JMP ,U Exécute le programme	E139 39 RTS
E098 35 04 PULS B Retour en E09A E7 8D 07 3A STB >\$E7D8,PCR banque 3	Fixe l'erreur de lecteur
E09E 35 C6 PULS A,B,U,PC	E13A 86 10 LDA #\$10 Erreur "Lecteur non prêt"
	E13C 16 01 B9 LBRA \$E2F8 Fixe l'erreur
********* SYSTEME D'EXPLOITATION PHYSIQUE DU QDD **************	Extinction du moteur du QDD E13F 86 00 LDA #\$00   Extinction du
E141 A7 02 STA \$02,X   moteur QDD	Table des bits de lecteurs
E143 39 RTS	E144 01 FCB \$01 Lecteur 0 E145 00 FCB \$00 Lecteur 1 (inusité)
	I pris so ten Ass mecrean i (impres)

Controleur externe CD90-351 \	/ersion A (THMFCT) - 4er	ne banque	
E146 02 FCB \$02 E147 00 FCB \$00	Lecteur 2 Lecteur 3 (inusité)	E1DB C6 E0 LDB #\$E0 E1DD E7 04 STB \$04,X Recherche de la synchronisation	Mode avec   synchronisation
Traitement de l'opération QDD E148 96 48 LDA <\$48 E14A 85 01 BITA #\$01 E14C 26 0B BNE \$E159 E14E 85 08 BITA #\$08 E150 26 0E BNE \$E160 E152 85 02 BITA #\$02 E154 10 26 01 31 LBNE \$E289 E158 39 RTS	Fonction demandée Si reset du contrôleur demandé, traite Si écriture d'un secteur demandée, traite Si lecture d'un secteur demandée, traite	ElDF C6 16	Initialisation avec la   donnée courante recherchée   Initialise en lecture MFM   + synchro + séparateur   Lecture d'un espace ?   Oui, tente de lire marquage   Liste status   Si fin de piste,   nouvelle tentative   Lit status
Initialisation du contrôleur QDD E159 86 43 LDA #'C E15B 97 4E STA <\$4E E15D 6F 84 CLR ,X E15F 39 RTS	"C" pour simple densité dans registre d'état Reset lecteur	E1F3 C5 01 BITB #\$01 E1F5 27 F4 BEQ \$E1EB E1F7 E6 03 LDB \$03,X	Si pas synchronisation,   boucle   Vide buffer data   Lit status disque   Si fin de piste,   nouvelle tentative
Ecriture d'un secteur QDD  E160 96 4A LDA <\$4A  E162 26 05 BNE \$E169  E164 17 01 A3 LBSR \$E30A  E167 25 5A BCS \$E1C3  E169 17 00 5C LBSR \$E1C8  E16C 25 55 BCS \$E1C3  E16E 17 00 E3 LBSR \$E254  E171 25 50 BCS \$E1C3  E173 34 01 PSHS CC  E175 17 00 5D LBSR \$E1D5  E178 25 4A BCS \$E1C4  E17A C6 FF LDB #\$FF  E17C E7 04 STB \$04, X	Lit flag de secteur réel Si réel, passe Recherche correspondance Si erreur, sort Teste protection en écriture Si disque protégé, sort Teste disponibilité lecteur Si erreur, sort Préserve les interruptions Recherche du secteur demandé Si erreur, sort   Initialise en   mode données	Recherche du marquage de l'identificateur E1FF E6 84 LDB ,X E201 2A F6 BPL \$E1F9 E203 E6 03 LDB \$03,X E205 C1 A5 CMPB \$35.5 E207 26 DE BNE \$E1E7 E209 D7 4A STB \$908 E20D E7 84 LDB \$08 E20D E7 84 LDB \$0.8 E20D E7 84 LDB \$0.8 E211 2A FC BPL \$E20F E213 E6 03 LDB \$0.3,X E215 D1 4C CMPB \$33,X	Attend fin de transmission Lit le caractère Si pas marquage identificateur, boucle Met à jour le checksum Exclut la détection de la synchronisation
E17E 86 06	6 caractères à écrire   Initialise en   écriture MFM   Attend fin de   transmission   Valeur pour un espace   Ecrit le caractère   Pour les 6   caractères	E217 26 C6 BNE \$E1DF E219 DB 4A ADDB <\$4A E21B D7 4A STB <\$4A Repérage du poids faible du numéro de sec E21D E6 84 LDB ,X E21F 2A FC BPL \$E21D	secteur suivant   Met à jour   le checksum
E18F E6 84 LDB ,X E191 2A FC BPL \$E18F E193 C6 5A LDB #\$5A E195 E7 03 STB \$03,X E197 D7 4A STB <\$4A Ecriture des données E199 86 80 LDA #\$80 E19B E6 84 LDB ,X E19D 2A FC BPL \$E19B	Attend fin de   transmission   Ecrit le marquage   d'identificateur   Initialise le checksum   128 caractères à écrire   Attend fin de   transmission	Test de la validité du checksum E22B E6 84 LDB ,X E22D 2A FC BPL \$522B E22F E6 03 LDB \$03,X E231 D1 4A CMPB \$4X E233 26 AA BNE \$E1DF E235 6F 84 CLR ,X E237 39 RTS Sortie si erreur	Attend fin de transmission Lit le caractère Si checksum incorrect, secteur suivant Reset lecteur
E19F E6 C0 LDB ,U+ E1A1 E7 03 STB \$03,X E1A3 DB 4A ADDB \$\sqrt{4}\$A E1A5 D7 4A STB \$\sqrt{4}\$A E1A7 4A DECA E1A8 26 F1 BNE \$\sqrt{E}\$19B Ecriture du checksum des données	Ecrit un caractère du secteur Mise à jour du checksum Pour les 128 caractères	E239 27 05 BEQ \$E240 E23B 4A DECA E23C 8D 16 BSR \$E254	Si dernière tentative,   erreur de secteur   Non, tentative suivante   Réactive le lecteur   Lit à nouveau la piste
E1AA E6 84 LDB ,X E1AC 2A FC BPL \$F1AA E1AE D6 4A LDB <\$4A E1BD E7 03 STB \$03,X	Attend fin de transmission Ecrit le checksum de secteur	E240 86 04 LDA #\$04 E242 16 00 B3 LBRA \$E2F8 Temporisation de 110000µs	Code "Erreur de secteur" Fixe l'erreur
Clôture de l'écriture du secteur QDD E1B2 E6 84 LDB ,X E1B4 2A FC BPL \$E1B2 E1B6 C6 16 LDB #\$16 E1B8 E7 03 STB \$03,X Sortie du programme E1BA E6 84 LDB ,X E1BC 2A FC BPL \$E1BA	Attend fin de transmission Ecrit un espace Attend fin de transmission	E245 10 8E 35 B6	Valeur de temporrisation Effectue la boucle Valeur de temporisation Boucle pour temporisation
E1BE 6F 84 CLR ,X E1CO 35 01 PULS CC E1C2 5F CLRB E1C3 39 RTS Sortie si erreur E1C4 35 01 PULS CC E1C6 43 COMA E1C7 39 RTS	Reset lecteur Rétablit les interruptions Pas d'erreur dans CC Sortie avec ou sans erreur Dégel des interruptions Erreur dans CC	Lance le moteur QDD  E254 8D OA BSR \$E260  E256 25 07 BCS \$E25F  E258 81 12 CMPA #\$12  E25A 27 02 BEQ \$E25E  E25C 8D E7 BSR \$E245  E25E 4F CLRA  E25F 39 RTS	Teste disponibilité lecteur Si erreur, sort Teste disponibilité immédiate Si oui, sort Si non, temporisation Pas d'erreur dans CC
Test de protection en écriture E1C8 A6 01 LDA \$01,X E1CA 85 04 BITA #\$04 E1CC 26 02 BNE \$E1D0 E1CE 4F CLRA E1CF 39 RTS	Lit status   Si disquette protégée,   sort avec erreur Pas d'erreur dans CC	Lance le lecteur QDD  E260 86 12 LDA #\$12  E262 D6 57 LDB <\$57  E264 CA 40 ORB #\$40  E266 E7 02 STB \$02,X  E268 E6 01 LDB \$01,X  E26A C5 02 BITB #\$02	Poids fort compteur d'essais   Eteint le   moteur du   lecteur courant   Si le lecteur est   est déjà disponible,
Fixe l'erreur de protection disquette E1D0 86 01	Code "disquette protégée" Fixe l'erreur	E26C 26 15 BNE \$E283 Teste la disponibilité du lecteur E26E 4A DECA E26F 10 27 FE C7 LBEQ \$E13A E273 10 8E 6C 80 LDY #\$6C80	sort immédiatement   Si fin du décomptage, (8 longue secondes!),
E1D5 DE 4F LDU <\$4F E1D7 86 02 LDA #\$02 E1D9 1A 50 ORCC #\$50	Ptr buffer secteur 2 tentatives de recherche Gel des interruptions	E277 31 3F LEAY -\$01,Y E279 27 F3 BEQ \$E26E	erreur de lecteur Lit status

Controled Exte	SITIE (	D 70-331 Ve	SISION A (THINI CT) - 4CH	ie banque			
E27D C5 02	BITB	#\$02	Si lecteur pas disponible,	E31D C6 40	LDB	#\$40	de
E27F 27 F6 Sortie du progra	BEQ	\$E277	décomptage suivant	E31F 81 14 E321 25 09	CMPA BLO	#\$14 \$E32C	3 à 19 ou
E281 8D C8	BSR	\$E24B	Temporisation	E323 81 18	CMPA	#\$18	de 20 à 24,
E283 D6 57 E285 E7 02	LDB STB	<\$57 \$02,X	Active le moteur QDD	E325 23 4D E327 86 40	BLS LDA	\$E374 #\$40	calcul de sect. différent Hors champ, sort avec
E287 5F	CLRB	902,A	Pas d'erreur dans CC	E329 16 FF CC	LBRA	\$E2F8	erreur de contrôleur
E288 39	RTS			E32C 81 08 E32E 23 5F	CMPA BLS	#\$08 \$E38F	Selon que le numéro de
Lecture d'un sec	cteur QD	D		E330 81 0E	CMPA	#\$0E	piste va de 3 à 8 ou de 9 à 14
E289 96 4A E28B 26 04	LDA BNE	<\$4A \$E291	Lit flag de secteur réel Si secteur réel, passe	E332 23 52 E334 20 47	BLS BRA	\$E386 \$E37D	ou de 15 à 19, calcul de sect. différent
E28D 8D 7B	BSR	\$E30A	Recherche correspondance	E336 81 00	CMPA	#\$00	Selon que le numéro de
E28F 25 72 E291 86 02	BCS LDA	\$E303 #\$02	Si erreur, sort 2 tentatives	E338 27 12 E33A 81 01	BEQ CMPA	\$E34C #\$01	piste est égal à 0 ou égal à 1
E293 34 02	PSHS	A	de lecture	E33C 27 07	BEQ	\$E345	calcul de sect. différent
E295 17 FF BC E298 25 67	LBSR BCS	\$E254 \$E301	Lance le lecteur Si erreur, sort	Piste 2 E33E DC 4C	LDD	<\$4C	Numéro de piste = 2
E29A 34 01	PSHS	CC	Préserve les interruptions	E340 83 00 02	SUBD	#\$0002	alors Sect=(Sect*4)-2
E29C 17 FF 36 E29F 25 5D	LBSR BCS	\$E1D5 \$E2FE	Recherche du secteur QDD Si erreur, sort	E343 20 50 Piste 1	BRA	\$E395	Stocke numéro et sort
Passage préalabl	le de 3	octets		E345 DC 4C	LDD	<\$4C	Numéro de piste = 1
E2A1 86 03 E2A3 E6 84	LDA LDB	#\$03 ,X	3 caractères à passer   Attend fin de	E347 C3 01 3D E34A 20 49	ADDD BRA	#\$013D \$E395	alors Sect=(Sect*4)+317 Stocke numéro et sort
E2A5 2A FC	BPL	\$E2A3	transmission	Piste 0			
E2A7 E6 03 E2A9 4A	LDB DECA	\$03,X	Lit caractère à perte   Pour les 3	E34C DC 4C E34E 10 83 00 10	LDD CMPD	<\$4C #\$0010	Si le numéro de piste est égal à 0 et selon que le
E2AA 26 F7	BNE	\$E2A3	caractères	E352 23 11	BLS	\$E365	numéro de secteur va de 1
Recherche la syr E2AC 86 80	nchronis LDA	ation #\$80	128 caractères à lire	E354 10 83 00 20 E358 23 10	CMPD BLS	#\$0020 \$E36A	à 4 ou de 5 à 8 ou
E2AE C6 18	LDB	#\$18	Initialise la lecture MFM	E35A 10 83 00 30	CMPD	#\$0030	de 9 à 12,
E2B0 E7 84 E2B2 10 8E 03 00	STB LDY	,X #\$0300	+ synchro + séparateur Compteur pour détection	E35E 23 OF E360 C3 O1 50	BLS ADDD	\$E36F #\$0150	calcul de sect. différent Si piste=0 et 13<=Sect<=16
E2B6 31 3F	LEAY	-\$01,Y	Si fin de décomptage,	E363 20 30	BRA	\$E395	alors Sect=(Sect*4)+336
E2B8 27 4A E2BA E6 84	BEQ LDB	\$E304 ,X	erreur de piste   Si synchronisation	E365 C3 01 7D E368 20 2B	ADDD BRA	#\$017D \$E395	Si piste=0 et 1<=Sect<=4 alors Sect=(Sect*4)+381
E2BC C5 01	BITB	#\$01	non détectée,	E36A C3 01 6F	ADDD	#\$016F	Si piste=0 et 5<=Sect<=8
E2BE 27 F6 E2C0 E6 03	BEQ LDB	\$E2B6 \$03,X	synchro suivante Reset status	E36D 20 26 E36F C3 01 5E	BRA ADDD	\$E395 #\$015E	alors Sect=(Sect*4)+367   Si piste=0 et 9<=Sect<=12
Recherche le mar			Ci fin do dágometogo	E372 20 21	BRA	\$E395	alors Sect=(Sect*4)+350
E2C2 31 3F E2C4 27 3E	LEAY BEQ	-\$01,Y \$E304	Si fin de décomptage,   erreur de piste	Pistes 20, 21, E374 80 14	SUBA	#\$14	Si le numéro de piste va de
E2C6 E6 84 E2C8 2A F8	LDB	,X	Attend fin de	E376 8D 23 E378 83 00 03	BSR	\$E39B #\$0003	20 à 24, la formule de
E2C8 2A F8 E2CA E6 03	BPL LDB	\$E2C2 \$03,X	transmission Lit le caractère	E37B 20 16	SUBD BRA	\$E393	calcul de secteur est   (Sect*4)+((Piste-20)*64)-3
E2CC C1 5A E2CE 26 F2	CMPB BNE	#\$5A \$E2C2	Si pas marquage identificateur, boucle	Pistes 15, 16, E37D 86 14	17, 18 e LDA	t 19 #\$14	Si le numéro de piste va de
E2D0 D7 4A	STB	<\$4A	Met à jour le checksum	E37F 8D 18	BSR	\$E399	15 à 19, la formule de
E2D2 C6 08 E2D4 E7 84	LDB STB	#\$08 ,X	Exclut la détection de la synchronisation	E381 83 00 02 E384 20 0D	SUBD BRA	#\$0002 \$E393	calcul de secteur est (Sect*4)+((20-Piste)*64)-2
Lecture du secte		, .	ia synchronisacion	Pistes 9, 10,			(Sect 4)+((20-F15te) 04)-2
E2D6 E6 84 E2D8 2A FC	LDB BPL	,X \$E2D6	Attend fin de transmission,	E386 86 0E E388 8D 0F	LDA BSR	#\$0E \$E399	Si le numéro de piste va de   9 à 14, la formule de
E2DA E6 03	LDB	\$03,X	Charge le caractère	E38A 83 00 01	SUBD	#\$0001	calcul de secteur est
E2DC E7 C0 E2DE DB 4A	STB ADDB	,U+ <\$4A	Ecrit le caractère   Met à jour le	E38D 20 04 Pistes 3, 4, 5	BRA i. 6. 7 et	\$E393 8	(Sect*4)+((14-Piste)*64)-1
E2E0 D7 4A	STB	<\$4A	checksum secteur	E38F 86 08	LDA	#\$08	Entrée pour 3<=Piste<=8
E2E2 4A E2E3 26 F1	DECA BNE	\$E2D6	Pour les 128 caractères	E391 8D 06 E393 D3 4A	BSR ADDD	\$E399 <\$4A	Ajoute l'offset de secteur
Test de validité	é du che	cksum		E395 DD 4C	STD	<\$4C	
E2E5 E6 84 E2E7 2A FC	LDB BPL	,X \$E2E5	Attend fin de transmission	E397 4F E398 39	CLRA RTS		Pas d'erreur dans CC
E2E9 E6 03 E2EB 35 03	LDB PULS	\$03,X CC,A	Lit le caractère Rétablit les interruptions			épart du secteur <\$4B	ı
E2ED 6F 84	CLR	,X	Reset lecteur	E39B 3D	MUL	CP4D	Calcul offset secteur
E2EF D1 4A E2F1 27 10	CMPB BEQ	<\$4A \$E303	Si checksum correct, sort sans erreur	E39C DD 4A E39E DC 4C	STD LDD	<\$4A <\$4C	Récupère numéro réel
E2F3 4A	DECA		Nouvelle tentative	E3A0 39	RTS	1010	
E2F4 26 9D E2F6 86 08	BNE LDA	\$E293 #\$08	de lecture   Fixe l'erreur	Formatage de l	a dismuet	te du ODD	
E2F8 97 4E	STA	<\$4E	sur les données	E3A1 34 7F	PSHS	U,Y,X,DP,B,A,CC	
E2FA 6F 84 E2FC 43	CLR COMA	, X	Reset du lecteur Erreur dans CC	E3A3 17 FD 63 E3A6 17 FD 79	LBSR LBSR	\$E109 \$E122	Initialise registres disque Teste disponibilité lecteur
E2FD 39	RTS	,		E3A9 25 22	BCS	\$E3CD	Si non, erreur de lecteur
Sortie si secteu E2FE 35 01	ır non t PULS	rouve CC	Rétablit les interruptions	E3AB 17 FE 1A E3AE 25 1D	LBSR BCS	\$E1C8 \$E3CD	Teste protection disquette Si protection, sort
E300 43	COMA		Erreur dans CC	E3B0 8D 25	BSR	\$E3D7	Init. buffer FAT pour QDD
E301 35 02 E303 39	PULS RTS	A	Rétablit la pile	E3B2 86 02 E3B4 34 02	LDA PSHS	#\$02 A	2 tentatives de formatage
Sortie si synchr			Pátablit las intermentias	E3B6 8D 3E	BSR	\$E3F6	Retour en début de piste QDD
E304 35 03 E306 86 02	PULS LDA	CC,A #\$02	Rétablit les interruptions Code "erreur de piste"	E3B8 25 13 E3BA 17 00 42	BCS LBSR	\$E3CD \$E3FF	Si erreur, sort Formatage de la piste QDD
E308 20 EE	BRA	\$E2F8	Fixe l'erreur	E3BD 17 00 D1	LBSR	\$E491	Vérification du formatage
Calcul des corre	espondan	ce des pistes et	secteurs QDD	E3C0 35 02 E3C2 24 05	PULS BHS	A \$E3C9	și vérification ok, sort
E30A 96 4C E30C 27 19	LDA BEQ	<\$4C \$E327	Lit numéro de secteur   Si égal à 0	E3C4 4A E3C5 26 ED	DECA BNE	\$E3B4	Si pas dernière tentative, nouvelle tentative
E30E 81 10	CMPA	#\$10	ou supérieur à 16,	E3C7 20 04	BRA	\$E3CD	Sinon, sort avec erreur
E310 22 15 E312 C6 04	BHI LDB	\$E327 #\$04	erreur de contrôleur Sinon, force	E3C9 86 19 E3CB 97 4B	LDA STA	#\$19 <\$4B	Numéro de piste 25 initialisé
E314 3D	MUL		l'entrelacement des	E3CD 17 FD 6F	LBSR	\$E13F	Éteint le moteur
E315 DD 4C Dispatch sur les	STD s routin	<\$4C es de calcul de m	secteurs QDD à 4	E3D0 35 02 E3D2 1E 8A	PULS EXG	A A,CC	Récupère CC Restaure CC
E317 96 4B	LDA	<\$4B	Selon que le numéro de	E3D4 44	LSRA		Bit d'erreur dans CC
E319 81 02 E31B 23 19	CMPA BLS	#\$02 \$E336	piste va de 0 à 2	E3D5 35 FE	PULS	A,B,DP,X,Y,U,PC	:
	-		1	•			

		·		
Initialise le buffer de FAT		E495 31 21 LEAY	\$01,Y	Secteur suivant
E3D7 DE 4F LDU <\$4F	Ptr buffer secteur	E497 10 9F 4C STY	<\$4C	dans secteur courant
E3D9 CC 28 FF LDD #\$28FF E3DC 8D 12 BSR \$E3F0	Initialise lère partie de FAT (40 blocs à \$FF)	E49A DE 4F LDU E49C 17 FD B5 LBSR	<\$4F \$E254	Ptr buffer FAT Teste disponibilité lecteur
E3DE CC 02 FE LDD #\$02FE	Exclut la piste 20	E49F 25 69 BCS	\$E50A	Si erreur, sort
E3E1 8D 0D BSR \$E3F0	(2 blocs à \$FE)	Recherche du secteur		54
E3E3 CC 08 FF LDD #\$08FF E3E6 8D 08 BSR \$E3F0	Initialise la suite de la FAT (8 blocs à \$FF)	E4A1 34 01 PSHS E4A3 17 FD 2F LBSR	CC \$E1D5	Préserve interruptions Recherche du secteur
E3E8 CC 4D FE LDD #\$4DFE	Exclut le reste de la FAT	E4A6 25 63 BCS	\$E50B	Si erreur, sort
E3EB 8D 03 BSR \$E3F0	(77 blocs à \$FE)	E4A8 CC 5A 80 LDD	#\$5A80	Initialisation de la
E3ED CC 01 8C LDD #\$018C	Checksum du secteur de FAT	E4AB ED 03 STD E4AD 86 80 LDA	\$03,X #\$80	détection synchronisation 128 caractères à vérifier
E3F0 E7 C0 STB ,U+	Pose l'état du bloc de FAT	E4AF C6 18 LDB	#\$18	Initialise la lecture MFM
E3F2 4A DECA	Pour le nombre de	E4B1 E7 84 STB	, X	+ synchro + séparateur
E3F3 26 FB BNE \$E3F0 E3F5 39 RTS	blocs convenus	Recherche de la synchro E4B3 E6 84 LDB	nisation ,X	Lit status
E31 3 37 K10	I	E4B5 C5 01 BITB	#\$01	Si pas de synchro,
Retour en début de piste	*** ** · · ·	E4B7 27 FA BEQ	\$E4B3	boucle
E3F6 A6 01 LDA \$01,X E3F8 85 02 BITA #\$02	Lit le status   Si pas fin de piste,	E4B9 E6 03 LDB Vérification du secteur	\$03,X	Reset status
E3FA 26 FA BNE \$E3F6	boucle	E4BB C6 FF LDB	#\$FF	Initialise en lecture
E3FC 16 FE 61 LBRA \$E260	Retour en début de piste	E4BD E7 04 STB	\$04,X	de données
Formatage de la piste QDD		E4BF C6 08 LDB E4C1 E7 84 STB	#\$08 ,X	Exclut la détection de synchronisation
E3FF 34 01 PSHS CC	Préserve les interruptions	E4C3 10 9E 4C LDY	<\$4C	Lit numéro de secteur
E401 1A 50 ORCC #\$50	Gel des interruptions	E4C6 10 8C 00 05 CMPY	#\$0005	Si secteur de FAT,
E403 DE 4F LDU <\$4F E405 E6 03 LDB \$03,X	Ptr buffer secteur Reset status	E4CA 27 1E BEQ E4CC E6 84 LDB	\$E4EA ,X	vérification spéciale Attend fin de
E407 E6 84 LDB ,X		E4CE 2A FC BPL	\$E4CC	transmission
E409 2A FA BPL \$E405	Attente	E4D0 E6 03 LDB	\$03,X	Lit le caractère
E40B E6 84 LDB ,X E40D 2A FC BPL \$E40B	préalable	E4D2 C1 FF CMPB E4D4 26 OF BNE	#\$FF \$E4E5	Si pas \$FF, erreur de vérification
E40F C6 04 LDB #\$04	Initialise	E4D6 4A DECA		Pour les 128
E411 E7 84 STB ,X	l'écriture MFM	E4D7 26 F3 BNE Vérification de la vali	\$E4CC	caractères
E413 10 8E 0A EC LDY #\$0AEC	Taille de l'amorce	E4D9 E6 84 LDB	,X	Attend fin de
E417 86 16 LDA #\$16	Ecrit l'amorce	E4DB 2A FC BPL	\$E4D9	transmission
E419 8D 5E BSR \$E479 E41B 10 8E 00 00 LDY #\$0000	de piste Initialise numéro de secteur	E4DD E6 03 LDB E4DF 6F 84 CLR	\$03,X ,X	Lit le caractère Reset lecteur
E41F 31 21 LEAY \$01,Y	Secteur suivant	E4E1 C1 DA CMPB	#\$DA	Si checksum correct,
E421 10 9F 4C STY <\$4C	dans secteur courant	E4E3 27 1A BEQ	\$E4FF	secteur suivant
E424 86 A5 LDA #\$A5 E426 8D 4D BSR \$E475	Ecrit le marquage d'identificateur	E4E5 86 20 LDA E4E7 16 FE 0E LBRA	#\$20 \$E2F8	Code "erreur de vérification" Sort avec erreur
E428 96 4C LDA <\$4C	Ecrit le poids fort	Vérification du secteur		Soit avec effect
E42A 8D 49 BSR \$E475	du numéro de secteur	E4EA E6 84 LDB	X	Attend fin de
E42C 96 4D LDA <\$4D E42E 8D 45 BSR \$E475	Ecrit le poids faible du numéro de secteur	E4EC 2A FC BPL E4EE E6 03 LDB	\$E4EA \$03,X	transmission   Si caractère lu <>0,
E430 9B 4C ADDA <\$4C	Met à jour et	E4F0 26 F3 BNE	\$E4E5	erreur de vérification
E432 8B A5 ADDA #\$A5	écrit le checksum	E4F2 E6 84 LDB	, X	Attend fin de
E434 8D 3F BSR \$E475 E436 10 8E 00 07 LDY #\$0007	d'identificateur   Ecrit	E4F4 2A FC BPL E4F6 E6 03 LDB	\$E4F2 \$03,X	transmission Lit le caractère
E43A 86 16 LDA #\$16	10	E4F8 E1 C0 CMPB	, U+	Compare avec secteur de FAT
E43C 8D 3B BSR \$E479	espaces	E4FA 26 E9 BNE	\$E4E5	Si erreur, sort
E43E 86 5A LDA #\$5A E440 8D 33 BSR \$E475	Ecrit le marquage de secteur	E4FC 4A DECA E4FD 26 F3 BNE	\$E4F2	Pour les 128 caractères
E442 10 8E 00 05 LDY #\$0005	Si le secteur courant est	Secteur suivant		
E446 10 9C 4C CMPY <\$4C E449 27 39 BEQ \$E484	le secteur de FAT,	E4FF 35 01 PULS E501 10 9E 4C LDY	CC	Rétablit les interruptions
E44B 10 8E 00 80 LDY #\$0080	écrit le secteur de FAT   Sinon, écrit un	E504 10 8C 01 90 CMPY	<\$4C #\$0190	Lit numéro de secteur   Si pas dernier secteur,
E44F 86 FF LDA #\$FF	secteur	E508 26 8B BNE	\$E495	secteur suivant
E451 8D 26 BSR \$E479 E453 86 DA LDA #\$DA	quelconque   Ecrit le checksum	E50A 39 RTS		
E455 8D 1E BSR \$E475	de secteur	E50B 35 01 PULS	CC	Rétablit les interruptions
E457 10 8E 00 14 LDY #\$0014	Ecrit	E50D 43 COMA		Erreur dans CC
E45B 86 16 LDA #\$16 E45D 8D 1A BSR \$E479	17   espaces	E50E 39 RTS		
Secteur suivant	capacea			
E45F 10 9E 4C LDY <\$4C	Lit numéro de secteur	****** SYSTEME D'E	XPLOITATION LOGIÇ	ORE *********
E462 10 8C 01 90 CMPY #\$0190 E466 26 B7 BNE \$E41F	Si pas dernier secteur, secteur suivant			
			,	arde
E468 8D 0B BSR \$E475	Écrit un espace	Nom de fichier temporai		,
E468 8D 0B BSR \$E475 E46A E6 01 LDB \$01,X	Ēcrit un espace Lit status	E50F 53 43 52 41 FCC	re pour la sauveg "SCRATCH DOS"	,
E468 8D 0B BSR \$E475 E46A E6 01 LDB \$01,X E46C C5 02 BITB #\$02	Écrit un espace Lit status   Si pas fin de piste,	E50F 53 43 52 41 FCC E513 54 43 48 20		
E468 8D 0B BSR \$E475 E46A E6 01 LDB \$01,X E46C C5 02 BITB #\$02 E46E 26 F8 BNE \$E468 E470 6F 84 CLR ,X	Écrit un espace Lit status   Si pas fin de piste,   comble Reset lecteur	E50F 53 43 52 41 FCC E513 54 43 48 20 E517 44 4F 53		
E468 8D OB BSR \$\$475 E46A E6 01 LDB \$01, X E46C C5 02 BITB #\$02 E46E 26 F8 BNE \$\$468 E470 6F 84 CLR ,X E472 35 01 PULS CC	Ecrit un espace Lit status   Si pas fin de piste,   comble	E50F 53 43 52 41 FCC E513 54 43 48 20 E517 44 4F 53 Clôture d'écriture	"SCRATCH DOS"	
E468 8D OB BSR \$E475 E46A E6 01 LDB \$01, X E46C C5 02 BITB \$02 E46E 26 F8 BNE \$E468 E470 6F 84 CLR ,X E472 35 01 PULS CC E474 39 RTS Module d'écriture d'un caractère	Écrit un espace Lit status   Si pas fin de piste,   comble   Reset lecteur   Rétablit les interruptions	E50F 53 43 52 41 FCC E513 54 43 48 20 E517 44 4F 53 Clôture d'écriture E51A D6 F0 LDB E51C C1 02 CMPB	"SCRATCH DOS"  <\$F0 #\$02	Sauvegarde sans
E468     8D OB     BSR     \$\$\frac{{\frac{\$\frac{\$\frac{\$\frac{\$\frac{\$\frac{{\frac{\$\frac{{\frack}}}{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frack}}{{\frac{{\frac{{\frac{{\frack}}}}}}}}} }} } } } } } } } } } } } } }	Écrit un espace Lit status   Si pas fin de piste,   comble Reset lecteur Rétablit les interruptions   - Entrée pour écrire 1 mot	E50F 53 43 52 41 FCC E513 54 43 48 20 E517 44 4F 53 Clôture d'écriture E51A D6 FO CMBB E51C C1 02 CMBB E51E 27 23 BEQ	"SCRATCH DOS"  <\$F0 #\$02 \$E543	Sauvegarde sans   écrasement ?   Oui, écrit FAT seule
E468 8D OB BSR \$E475 E46A E6 01 LDB \$01, X E46C C5 02 BITB \$02 E46E 26 F8 BNE \$E468 E470 6F 84 CLR ,X E472 35 01 PULS CC E474 39 RTS Module d'écriture d'un caractère E475 10 8E 00 01 LDY \$\$0001 E479 E6 84 LDB ,X	Écrit un espace Lit status   Si pas fin de piste,   comble   Reset lecteur   Rétablit les interruptions   - Entrée pour écrire 1 mot - Entrée pour écrire Y mots	E50F 53 43 52 41 FCC E513 54 43 48 20 E517 44 4F 53  Clôture d'écriture E51A D6 F0 LDB E51C C1 02 CMPB E51E 27 23 BEQ E520 0A F0 DEC	"SCRATCH DOS"  <\$F0 #\$02 \$E543 \$F0	Sauvegarde sans   écrasement ?   Oui, écrit FAT seule   Passe en sauveg. sans ecr.
E468     8D OB     BSR     \$\$\frac{{\frac{\$\frac{{\frac{\$\frac{{\frac{\$\frac{\$\frac{{\frac{\$\frac{{\frac{\$\frac{{\frack}}}}}}}} }}} }} }} } } } } } } } } } }	Écrit un espace Lit status   Si pas fin de piste,   comble   Reset lecteur   Rétablit les interruptions    - Entrée pour écrire 1 mot   - Entrée pour écrire Y mots   Attente signal transmission     Ecriture du caractère A	E50F 53 43 52 41 FCC E513 54 43 48 20 E517 44 4F 53  Clôture d'écriture E51A D6 F0 LDB E51C C1 02 CMPB E51E 27 23 BEQ E520 0A F0 DEC E522 8D 60 BSR E524 25 30 BCS	"SCRATCH DOS"  <\$F0 #\$02 \$E543	Sauvegarde sans   écrasement ?   Oui, écrit FAT seule
E468         8D OB         BSR         \$8475           E46A         E6 O1         LDB         \$01, X           E46C         C5 O2         BITB         #\$02           E46E         26 F8         BNE         \$E468           E470         6F 84         CLR         ,X           E472         35 O1         PULS         CC           E474         39         RTS         TS            Module d'écriture d'un caractère         E475         10 8E 00 01         LDY         #\$0001           E479         E6 84         LDB         ,X         E478         2A FC         BPL         \$E479           E47D         A7 03         STA         \$03, X         E47F         31 3F         LEAY         -\$01, Y	Écrit un espace Lit status   Si pas fin de piste,   comble   Reset lecteur   Rétablit les interruptions   - Entrée pour écrire 1 mot - Entrée pour écrire Y mots   Attente signal transmission   Ecriture du caractère A   Y	E50F 53 43 52 41 FCC E513 54 43 48 20 E517 44 4F 53  Clôture d'écriture E51A D6 F0 LDB E51C C1 02 CMPB E51E 27 23 BEQ E520 0A F0 DEC E522 8D 60 BSR E524 25 30 BCS E526 5D TSTB	*\$CRATCH DOS*  <\$F0 #\$02 \$E543 <\$F0 \$E584 \$E556	Sauvegarde sans écrasement ? Oui, écrit FAT seule Passe en sauveg. sans ecr. Cherche fichier courant Si erreur disque, sort Fichier existe déjà?
E468     8D OB     BSR     \$\$\frac{{\frac{\$\frac{{\frac{\$\frac{{\frac{\$\frac{\$\frac{{\frac{\$\frac{{\frac{\$\frac{{\frack}}}}}}}} }}} }} }} } } } } } } } } } }	Écrit un espace Lit status   Si pas fin de piste,   comble   Reset lecteur   Rétablit les interruptions    - Entrée pour écrire 1 mot   - Entrée pour écrire Y mots   Attente signal transmission     Ecriture du caractère A	E50F 53 43 52 41 FCC E513 54 43 48 20 E517 44 4F 53  Clôture d'écriture E51A D6 F0 LDB E51C C1 02 CMPB E51E 27 23 BEQ E520 0A F0 DEC E522 8D 60 BSR E524 25 30 BCS	"SCRATCH DOS"  <\$F0 #\$02 \$E543 <\$F0 \$E584	Sauvegarde sans   écrasement ?   Oui, écrit FAT seule   Passe en sauveg, sans ecr.   Cherche fichier courant   Si erreur disque, sort
E468     8D OB     BSR     \$8475       E46A     E6 O1     LDB     \$01, X       E46C     C5 O2     BITB     #802       E46E     26 F8     BNE     \$E468       E470     6F 84     CLR     ,X       E472     35 01     PULS     CC       E474     39     RTS         Module d'écriture d'un caractère       E475     10 8E 00 01     LDY     #\$0001       E479     E6 84     LDB     ,X       E47B     2A FC     BPL     \$E479       E47D     A7 03     STA     \$03, X       E47F     31 3F     LEAY     -501, Y       E481     26 F6     BNE     \$E479       E483     39     RTS        Ecriture du secteur de FAT	Écrit un espace Lit status   Si pas fin de piste,   comble   Reset lecteur   Rétablit les interruptions    - Entrée pour écrire 1 mot   Entrée pour écrire Y mots   Attente signal transmission   Ecriture du caractère A   Y   fois	E50F 53 43 52 41 FCC E513 54 43 48 20 E517 44 4F 53  Clôture d'écriture E51A D6 F0 LDB E51C C1 02 CMPB E51E 27 23 BEQ E520 0A F0 DEC E522 8D 60 BSR E524 25 30 BCS E526 5D TSTB E527 27 05 BEQ E529 17 01 55 LBSR E526 25 28 BCS	*\$CRATCH DOS*  <\$F0 #\$02 \$E543 <\$F0 \$E584 \$E556 \$E52E \$E681 \$E556	Sauvegarde sans écrasement ? Oui, écrit FAT seule Passe en sauveg. sans ecr. Cherche fichier courant Si erreur disque, sort Fichier existe déjà? Non, pas d'effacement Effacement du fichier Si erreur, sort
E468 8D OB BSR \$E475 E46A E6 01 LDB \$01, X E46C C5 02 BITB \$02 E46E 26 F8 BNE \$E468 E470 6F 84 CLR ,X E472 35 01 PULS CC E474 39 RTS Module d'écriture d'un caractère E475 10 8E 00 01 LDY \$001 E479 E6 84 LDB ,X E47B 2A FC BPL \$E479 E47D A7 03 STA \$03, X E47B 31 SF LEAY -501, Y E481 26 F6 BNE \$E479 E483 39 RTS Ecriture du secteur de FAT E484 DE 4F LDU \$\$4F	Écrit un espace Lit status Si pas fin de piste, comble Reset lecteur Rétablit les interruptions - Entrée pour écrire 1 mot - Entrée pour écrire Y mots Attente signal transmission Ecriture du caractère A Y fois  Ptr buffer secteur	E50F 53 43 52 41 FCC E513 54 43 48 20 E517 44 4F 53  Clôture d'écriture E51A D6 F0 LDB E51C C1 02 CMPB E51E 27 23 BEQ E520 0A F0 DEC E522 8D 60 BSR E524 25 30 BCS E526 5D TSTB E527 27 05 BEQ E529 17 01 55 LBSR E526 25 28 BCS E526 50 CF0 INC	"SCRATCH DOS"  <\$F0 #\$02 \$5543 <\$F0 \$2584 \$2556  \$2586 \$2556 \$2586 \$2586 \$2586	Sauvegarde sans   écrasement ? Oui, écrit FAT seule Passe en sauveg. sans ecr. Cherche fichier courant Si erreur disque, sort Fichier existe déjà? Non, pas d'effacement Effacement du fichier Si erreur, sort Retour en sauveg avec écrasmt
E468     8D OB     BSR     \$8475       E46A     E6 O1     LDB     \$01, X       E46C     C5 O2     BITB     #802       E46E     26 F8     BNE     \$E468       E470     6F 84     CLR     ,X       E472     35 01     PULS     CC       E474     39     RTS         Module d'écriture d'un caractère       E475     10 8E 00 01     LDY     #\$0001       E479     E6 84     LDB     ,X       E47B     2A FC     BPL     \$E479       E47D     A7 03     STA     \$03, X       E47F     31 3F     LEAY     -501, Y       E481     26 F6     BNE     \$E479       E483     39     RTS        Ecriture du secteur de FAT	Écrit un espace Lit status   Si pas fin de piste,   comble   Reset lecteur   Rétablit les interruptions    - Entrée pour écrire 1 mot   Entrée pour écrire Y mots   Attente signal transmission   Ecriture du caractère A   Y   fois	E50F 53 43 52 41 FCC E513 54 43 48 20 E517 44 4F 53  Clôture d'écriture E51A D6 F0 LDB E51C C1 02 CMPB E51E 27 23 BEQ E520 0A F0 DEC E522 8D 60 BSR E524 25 30 BCS E526 5D TSTB E527 27 05 BEQ E529 17 01 55 LBSR E526 25 28 BCS	*\$CRATCH DOS*  <\$F0 #\$02 \$E543 <\$F0 \$E584 \$E556 \$E52E \$E681 \$E556	Sauvegarde sans écrasement ? Oui, écrit FAT seule Passe en sauveg. sans ecr. Cherche fichier courant Si erreur disque, sort Fichier existe déjà? Non, pas d'effacement Effacement du fichier Si erreur, sort
E468     8D OB     BSR     \$B475       E46A     E6 O1     LDB     \$01, X       E46C     C5 O2     BITB     \$02       E46E     26 F8     BNE     \$E468       E470     6F 84     CLR     ,X       E472     35 O1     PULS     CC       E474     39     RTS     RTS       Module d'écriture d'un caractère     E475     10 8E 00 01     LDY     #\$0001       E479     E6 84     LDB     ,X       E479     E6 84     LDB     ,X       E479     E470     A7 03     STA     \$03, X       E477     31 3F     LEAY     -501, Y       E481     26 F6     BNE     \$E479       E483     39     RTS       Ecriture du secteur de FAT     E484     DE       E484     DE     BSR     \$E475       E485     81 BC     CMPA     #58C	Écrit un espace Lit status Si pas fin de piste, comble Reset lecteur Rétablit les interruptions  - Entrée pour écrire 1 mot - Entrée pour écrire Y mots Attente signal transmission Ecriture du caractère A Y fois  Ptr buffer secteur Premier caractère à 0 Ecrit le caractère Si fin de FAT,	E50F 53 43 52 41 FCC E513 54 43 48 20 E517 44 4F 53  Clôture d'écriture E51A D6 F0 LDB E51C C1 02 CMPB E51E 27 23 BEQ E520 0A F0 DEC E522 8D 60 BSR E524 25 30 BCS E524 25 30 BCS E526 5D TSTB E527 27 05 BEQ E529 17 01 55 LBSR E526 25 28 BCS E526 50 C F0 INC E530 8D 52 BSR E522 25 28 BCS E522 25 28 BCS E522 25 28 BCS E523 25 22 BCS E533 25 22 BCS E533 C6 0A LDB	"SCRATCH DOS"  <\$F0 #\$02 \$5543 <\$F0 \$E584 \$E556  \$E52E \$6681 \$E556 <\$F0 \$E584 \$E556  \$F0	Sauvegarde sans écrasement ? Oui, écrit FAT seule Passe en sauveg. sans ecr. Cherche fichier courant si erreur disque, sort Fichier existe déjà? Non, pas d'effacement Bffacement du fichier si erreur, sort Retour en sauveg avec écrasmt Cherche fichier "SCRATCH.DOS" si erreur, sort
E468         8D OB         BSR         \$\$\frac{{\frac{\$\frac{\$\frac{{\frac{\$\frac{\$\frac{\$\frac{{\frac{\$\frac{\$\frac{{\frac{\$\frac{{\frac{\$\frac{{\frac{{\frac{\$\frac{{\frac{\$\frac{{\frack}}}}}{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frack}}}}}}}}}} \frac{{\frac{{\frac{{\frac{{\frack}}}}}}}}} \frac{{\frac{{\frac{{\frac{{\frac{{\fracket}}}}}}}} \frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\fracket}}}}}}}} \frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\fracket}}}}}}}} \frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\fracket}}}}}}} \frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\fracket}}}}}}} \frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\fracket}}}}}}}} \frac{{\fracket}}}}}}} \frac{{\frac{{\frac{{\frac{{\fracket}}}}}}}}} \frac{{\frac{{\frac{{\fracket}}}}}}}} \frac{{\frac{{\frac}}}}}}}}} \frac{{\frac{{\frac{{\frac{{\fracket}}}}}}}	Écrit un espace Lit status Si pas fin de piste, comble Reset lecteur Rétablit les interruptions  - Entrée pour écrire 1 mot - Entrée pour écrire Y mots Attente signal transmission Ecriture du caractère A Y fois  Ptr buffer secteur Premier caractère à 0 Ecrit le caractère Si fin de FAT, retour au formatage	E50F 53 43 52 41 FCC E513 54 43 48 20 E517 44 4F 53  Clôture d'écriture E51A D6 F0 LDB E51C C1 02 CMPB E51E 27 23 BEQ E520 0A F0 DEC E522 8D 60 BSR E524 25 30 BCS E526 5D TSTB E527 27 05 BEQ E529 17 01 55 LBSR E525 25 28 BCS E526 0C F0 INC E530 8D 52 BSR E532 25 22 BSR E532 25 22 BCS E534 C6 0A LDB	"SCRATCH DOS"  <\$F0 #\$02 \$5543 <\$F0 \$2556 \$2556 \$2556 \$2556 \$2556 \$2556 \$2556 \$2584 \$2556 \$2584 \$2556 \$2584 \$2556 \$2584 \$2556 \$2584 \$2556 \$2584	Sauvegarde sans écrasement ? Oui, écrit FAT seule Passe en sauveg. sans ecr. Cherche fichier courant Si erreur disque, sort Fichier existe déjà? Non, pas d'effacement Effacement du fichier Si erreur, sort Retour en sauveg avec écrasmt Cherche fichier "SCRATCH.DOS" Si erreur, sort Recopie le nom
E468     8D OB     BSR     \$B475       E46A     E6 O1     LDB     \$01, X       E46C     C5 O2     BITB     \$02       E46E     26 F8     BNE     \$E468       E470     6F 84     CLR     ,X       E472     35 O1     PULS     CC       E474     39     RTS     RTS       Module d'écriture d'un caractère     E475     10 8E 00 01     LDY     #\$0001       E479     E6 84     LDB     ,X       E479     E6 84     LDB     ,X       E479     E470     A7 03     STA     \$03, X       E477     31 3F     LEAY     -501, Y       E481     26 F6     BNE     \$E479       E483     39     RTS       Ecriture du secteur de FAT     E484     DE       E484     DE     BSR     \$E475       E485     81 BC     CMPA     #58C	Écrit un espace Lit status Si pas fin de piste, comble Reset lecteur Rétablit les interruptions  - Entrée pour écrire 1 mot - Entrée pour écrire Y mots Attente signal transmission Ecriture du caractère A Y fois  Ptr buffer secteur Premier caractère à 0 Ecrit le caractère Si fin de FAT,	E50F 53 43 52 41 FCC E513 54 43 48 20 E517 44 4F 53  Clôture d'écriture E51A D6 F0 LDB E51C C1 02 CMPB E51E 27 23 BEQ E520 0A F0 DEC E522 8D 60 BSR E524 25 30 BCS E524 25 30 BCS E526 5D TSTB E527 27 05 BEQ E529 17 01 55 LBSR E522 25 28 BCS E523 25 20 BCS E533 8D 52 BSR E532 25 22 BCS E533 69 E7 LDX E533 8A6 85 LDB E533 A7 A5 STA	"SCRATCH DOS"  <\$F0 #\$02 \$5543 <\$F0 \$E584 \$E556  \$E52E \$6681 \$E556 <\$F0 \$E584 \$E556  \$F0	Sauvegarde sans écrasement ? Oui, écrit FAT seule Passe en sauveg. sans ecr. Cherche fichier courant si erreur disque, sort Fichier existe déjà? Non, pas d'effacement Bffacement du fichier si erreur, sort Retour en sauveg avec écrasmt Cherche fichier "SCRATCH.DOS" si erreur, sort
E468       8D OB       BSR       \$\$\frac{{\frac{\$\frac{\$\frac{\$\frac{{\frac{\$\frac{{\frac{\$\frac{{\frac{\$\frac{{\frac{{\frac{\$\frac{{\frac{\$\frac{{\frac{{\frac{{\frac{\$\frac{{2}}{\frac{{\frack}}}}}}}}{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frack}}}}}}}}}{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frack}}}}}}}}}}}}}}}}}}}}}}}}}}}}}}}}}}}}	Écrit un espace Lit status Si pas fin de piste, comble Reset lecteur Rétablit les interruptions  - Entrée pour écrire 1 mot - Entrée pour écrire Y mots Attente signal transmission Ecriture du caractère A Y fois  Ptr buffer secteur Premier caractère à 0 Ecrit le caractère Si fin de FAT, retour au formatage Lit caractère de FAT	E50F 53 43 52 41 FCC E513 54 43 48 20 E517 44 4F 53  Clôture d'écriture E51A D6 F0 LDB E51C C1 02 CMPB E51E 27 23 BEQ E520 0A F0 DEC E522 8D 60 BSR E524 25 30 BCS E526 5D TSTB E527 27 05 BEQ E529 17 01 55 LBSR E522 52 8B BCS E526 0C F0 INC E530 8D 52 BSR E532 25 22 BCS E533 C6 0A LDB E536 9E E7 LDX E538 A6 85 LDA E53A A7 A5 STA E53C 5A DECB	"SCRATCH DOS"  <\$F0 #\$02 \$\$543 <\$F0 \$\$2543 \$\$556 \$\$2526 \$\$2681 \$\$2556 \$\$2681 \$\$2556 \$\$2584 \$\$2556 \$\$2584 \$\$257 B,X B,Y	Sauvegarde sans écrasement ? Oui, écrit FAT seule Passe en sauveg. sans ecr. Cherche fichier courant si erreur disque, sort Fichier existe déjà? Non, pas d'effacement Effacement du fichier si erreur, sort Retour en sauveg avec écrasmt Cherche fichier "SCRATCH.DOS" si erreur, sort Recopie le nom du fichier
E468         8D OB         BSR         \$\$\frac{{\frac{\$\frac{\$\frac{\$\frac{{\frac{\$\frac{\$\frac{\$\frac{{\frac{\$\frac{{\frac{\$\frac{{\frac{\$\frac{{\frac{\$\frac{{\frac{\$\frac{\$\frac{\$\frac{{\frack}}}}{2}}}} \cred{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frackete{\frac{{\frac{{\frac{{\frackete{\frac{{\frac{{\frackete{\frac{{\frac{{\fracketexet}}}}}} \cred{{\frac{{\frac{{\frackete{\frac{{\frac{{\frac{{\fracketexet}}}}}}} \cred{{\frac{{\frac{{\frac{{\frac{{\frac{{\frac{{\frackete{\frac{{\frackete{\frac{{\fracketexetexickete{\frac{{\fracketexetexetexete}}}}}{{\frac{{\frac{{\fracketexetexetexetexetexetexetexetexetexete	Écrit un espace Lit status Si pas fin de piste, comble Reset lecteur Rétablit les interruptions  - Entrée pour écrire 1 mot - Entrée pour écrire Y mots Attente signal transmission Ecriture du caractère A Y fois  Ptr buffer secteur Premier caractère à 0 Ecrit le caractère Si fin de FAT, retour au formatage Lit caractère de FAT	E50F 53 43 52 41 FCC E513 54 43 48 20 E517 44 4F 53  Clôture d'écriture E51A D6 F0 LDB E51C C1 02 CMPB E51E 27 23 BEQ E520 0A F0 DEC E522 8D 60 BSR E524 25 30 BCS E524 25 30 BCS E526 5D TSTB E527 27 05 BEQ E529 17 01 55 LBSR E522 25 28 BCS E523 25 20 BCS E533 8D 52 BSR E532 25 22 BCS E533 69 E7 LDX E533 8A6 85 LDB E533 A7 A5 STA	*\$CRATCH DOS*  <\$F0 #\$02 \$E543 <\$F0 \$E584 \$E556  \$E52E \$E681 \$E556 <\$F0 \$E584 \$E556  \$F00 \$E584 \$E556 #\$00A <\$E7 B, X	Sauvegarde sans écrasement ? Oui, écrit FAT seule Passe en sauveg. sans ecr. Cherche fichier courant Si erreur disque, sort Fichier existe déjà? Non, pas d'effacement Effacement du fichier Si erreur, sort Retour en sauveg avec écrasmt Cherche fichier "SCRATCH.DOS" Si erreur, sort Recopie le nom du fichier courant à la place

Controleur externe CD90-351 V	ersion A (ThivirCT) - 4en	ne banque
E541 25 13 BCS \$E556	Si erreur de disque, sort	E5DE D7 F9 STB <\$F9 Numéro secteur catalogue E5EO 16 FF 81 LBRA \$E564 Sort sans erreur
E543 86 02 LDA #\$02 E545 97 4C STA <\$4C E547 C6 14 LDB #\$14 E549 4F CLRA E54A DD 4A STD <\$4A E54C DC ED LDD <\$ED E54E DD 4F STD <\$4F	Programme la sauvegarde de la FAT	Création d'un fichier   E5E3 10 9E ED
E550 8D 25 BSR \$E57 E552 25 02 BCS \$E55 E554 0F F0 CLR <\$F0 E556 39 RTS	Sauvegarde   de la FAT 7   Si erreur de disque, sort6   Clôture du fichier effectuée	E5EC 17 FF 77         LBSR \$5566         Charge ler secteur catalogue           E5EF 25 F7         BCS \$E5E8         Si erreur, sort           E5F1 10 9E E9         LDY \$E9         Pointeur sur buffer catalogue           E5F4 8E 00 04         LDX #\$0004         Nombre d'entrées par secteurs           E5F7 E6 A4         LDB ,Y         Si l'entrée est effacée,           E5F9 27 20         BEQ \$E61B         prend la place.           E5FB 86 05         LDA #\$05         Code d'erreur Disque plein
E557 9E ED LDX <\$ED E559 9F 4F STX <\$4F E55B 86 02 LDA #\$02 E55D 20 0D BRA \$E56C	Ptr sur buffer de FAT   initialisé   Secteur 2 demandé   Charge la FAT	Si l'entrée est libre,   Si l'entrée stilbre,   Si loujours pas   Si l'entrée trouvée,   Si lous les secteurs   Si l'entrée suivante   Si lous les secteurs   Si lous l
E55F 97 E5 STA <\$E5 E561 43 COMA E562 43 COMA E563 39 RTS	Ecrit code dans DKSTA Erreur dans CC Rétablit code d'erreur	### ### ##############################
E564 4F CLRA E565 39 RTS	Pas d'erreur dans CC	Sortie si erreur "disque plein"  E617 86 05 LDA #\$05 Code "disque plein"  E619 20 CD BRA \$E5E8 Sort avec erreur
Charge le premier secteur de catalogue E566 86 03 LDA \$\$03 E568 9E E9 LDX \$\$E9 E56A 9F 4F STX \$\$4F E56C 97 4C STA \$\$4C E570 4F CLRA E571 DD 4A STD \$\$4A E573 86 02 LDA \$\$02 E575 20 02 BRA \$\$E579	Secteur 3 demandé   Buffer secteur   initialisé   Initialise secteur   Piste 20 demandée   Code pour lecture secteur   Charge le secteur	Mise à jour du fichier  E61B 9E E7 LDX <\$E7  E61D D6 F0 LDB \$F0 Si la sauvegarde  E61P C1 03 CMPB #\$03 avec écrasement  E621 26 04 BNE \$E627 est programmée, le fichier  E623 30 8D FE E8 LEAX >\$E50F,PCR est nommé "SCRATCH.DOS"  E627 C6 0A LDB #\$0A  E629 A6 85 LDA B,X Recopie le  E628 A7 A5 STA B,Y nom de fichier
Routine pour sauvegarde d'un secteur E577 86 08 LDA #\$08 E579 97 48 STA <\$48 E57B 10 9E E9 LDY <\$E9 E57E 17 FA 83 LBSR \$E004 E581 86 03 LDA #\$03 E583 39 RTS	Code pour écriture secteur Mise à jour de l'opération Initialise ptr buffer de FAT Exécute opération standard Code I/O Error initialisé	E62D 5A         DECB         dans le catalogue           E62E 2C F9         BGE \$E629         Recopie du type de fichier           E630 96 EB LDA \$EB         Recopie du type de fichier           E632 A7 2B         STA \$0B,Y         dans le catalogue           E634 96 EC         LDA \$EC         Recopie du flag de fichier           E636 D6 F6         LDB \$F6         et du numéro de bloc           E638 ED 2C         STD \$0C,Y         courant dans le catalogue           E63A 16 FF 3A         LBRA \$E577         Sauve le secteur de catalogue
Ouverture d'un fichier  E584 8D EO BSR \$E566  E586 25 D7 BCS \$E55F  E588 8E 00 04 LDX \$\$0004  E58B 10 9E E9 LDY \$\$E9  E58B DE E7 LDU \$\$E7  E590 D6 FO LDB \$\$F0  E592 C1 03 CMPB \$\$03  E594 26 04 BNE \$\$E59A  E594 33 8D FF 75 LEAU \$\$E50F,PCR	Charge ler secteur catalogue Si erreur disque, sort Compteur de noms dans X Init. ptr sur les entrées et sur nom de fichier Si la sauvegarde avec écrasement est programmée, le fichier recherché s'appelle "SCRATCH.DOS"	Allocation d'un bloc E63D D6 F6 LDB <\$F6 Bloc de départ Recherche chromatique d'un bloc libre dans la FAT (bloc quelconque) E63F C1 28 CMPB #40 Si bloc > à 40, E641 22 0E BHI \$E651 ajuste l'offset du bloc E643 5D TSTB E644 27 11 BEQ \$E657 recherche par symétrie E646 A6 A5 LDA B,Y Si la place E648 81 FF CMPA #\$FF est libre, E64A 27 2D BEQ \$E679 sort E64C 5A DECB DECE
E59B C1 0B CMPB #\$0B E59D 24 24 BHS \$E5C3 E59F A6 A5 LDA B,Y E5A1 81 FF CMPA #\$FF E5A3 27 1B BEQ \$E5C0 E5A5 5C INCB	Si le nom est trouvé, récupère les paramètres. Si on se trouve en fin de catalogue, sortie du programme. Sinon, compare le nom de	E64D         C1         28         CMPB         #40         d'office, mais si le bloc           E64F         23         F2         BLS         \$5643         est > à 40, rajoute 2 pour           E651         CB         02         ADDB         #\$02         établir une incrémentation           E653         C1         51         CMPB         #\$51         Au-delà du dernier bloc ?           E655         20         ED         BRA         \$E644         Boucle pour test            Recherche par symétrie d'un bloc libre dans la FAT (bloc de départ)
E5A6 A1 CO CMPA ,U+ E5A8 27 F1 BEQ \$E59B E5AA 31 A8 20 LEAY <\$20,Y E5AD 30 1F LEAX -\$01,X E5AF 26 DD BNE \$E58E E5B1 OC 4C INC <\$4C E5B3 96 4C LDA <\$4C	l'entrée avec nom de fichier demandé Passe à l'entrée suivante Si le dernier secteur du catalogue	E657 5F   CLRB   Offset pour test à 0
E5B5 81 10 CMPA #\$10 E5B7 22 07 BHI \$E5C0 E5B9 17 FA 48 LBSR \$E004 E5BC 86 03 LDA #\$03 E5BE 20 C6 BRA \$E586 Sortie si fichier introuvable E5C0 5F CLRB	est atteint, sort du programme Sinon, secteur suivant Code "erreur d'entrée-sortie" Boucle avec ou sans erreur   Si fichier introuvable,	E667 27 0B   BEQ   \$E674   sort   Second   Sec
E5C1 20 1B BRA \$E5DE  Récupération des paramètres du fichier E5C3 E6 2B LDB \$0B,Y E5C5 D1 EB CMPB \$E5C7 26 E1 BNE \$E5AA E5C9 E6 2C LDB \$0C,Y	secteur=0 et sort   Si type de fichier non toléré, poursuit la   recherche dans le catalogue   Si flag de fichier non	E672 20 E7
E5CB D1 EC CMPB <\$EC E5CD 26 DB BNE \$E5AA E5CF D6 4C LDB \$00, Y E5D1 A6 2D LDA \$00, Y E5D3 97 F6 STA <\$F6 E5D5 0F F5 CLR <\$F5 E5D7 AE 2E LDX \$0E, Y E5D9 9F F7 STX <\$F7	toléré, poursuit la recherche dans catalogue Stocke le premier bloc du fichier Compteur de secteur à 0 Stocke le nombre d'octets dans le dernier secteur	Effacement du fichier courant  E681 A6 2D LDA \$OD,Y Premier bloc du fichier E683 97 F6 STA <\$F6 sélectionné E685 6F A4 CLR ,Y Elimine le nom du fichier E687 17 FE ED LBSR \$E577 Ecrit le secteur catalogue E68A 25 8D BCS \$E619 Si erreur disque, sort E68C 10 9E ED LDY <\$ED
E5DB 10 9F FA STY <\$FA	Stocke pointeur d'entrée	E68F D6 F6 LDB <\$F6 Efface

E691	5C	INCB		(met à \$FF)	E6A0	D6 F6	LDB	<\$F6	Numéro de bloc courant
E692	A6 A5	LDA	B,Y	tous les blocs	E6A2	4F	CLRA		Calcule le
E694	6F A5	CLR	B,Y	du fichier	E6A3	54	LSRB		numéro
E696	6A A5	DEC	B,Y	courant	E6A4	DD FB	STD	<\$FB	de piste
E698	1F 89	TFR	A,B	répertoriés	E6A6	4C	INCA		Initialisation du compteur
E69A	81 CO	CMPA	#\$C0	dans la FAT	E6A7	97 F5	STA	<\$F5	de secteur
E69C	25 F3	BLO	\$E691		E6A9	24 02	BHS	\$E6AD	Selon la parité du numéro
E69E	20 DE	BRA	\$E67E	Pas d'erreur dans CC	E6AB	86 09	LDA	#\$09	de bloc, le premier secteur
					E6AD	97 FA	STA	<\$FA	est le secteur 1 ou 9
	Initialisation d	l'une ope	ération sur un blo	C	E6AF	39	RTS		` [

Identificateur de RomDisk (IDDISK)  E000 4D FCC "M" Contrôleur Thomson  E001 54 FCC "T" FAT 160 octets  E002 44 FCC "D" Double densité	E0A4 AD C4 JSR ,U Exécute le programme E0A6 1F 03 TFR D,U Protège le registre D E0A8 35 04 PULS B   Retour en E0AA E7 8D 07 2A STB >\$E7D8,PCR   banque X
E003 3A FCB \$3A Checksum de l'identificateur	EOAE 39 RTS
Indirections standard sur les opérations physiques	Lancement du boot floppy EOAF 17 00 86 LBSR \$E138
Point d'entrée pour opération personnalisée QDD	E0D2 33 8D 81 2A LEAU >\$6200,PCR Ptr sur buffer de boot E0D6 DF 4F STU <\$4F demandé
E02B 34 46 PSHS U,B,A   E02D 33 8C F8 LEAU <\$E02B,PCR Point d'entrée traitement E030 86 03 LDA #\$03 Banque 3 demandée E032 20 6C BRA \$E0AO Exécution programme E034 35 C6 PULS A,B,U,PC - Résidus de BSR Point d'entrée pour lancement du boot QDD E036 34 46 PSHS U,B,A   E038 33 8C CC LEAU <\$E007,PCR Point d'entrée traitement	EOD8       17 03 8D       LBSR       \$£468       Lit le secteur         EODB       17 00 83       LBSR       \$£161       Eteint le moteur         EODE       DE 4F       LDU <\$£F
E03B 86 03 LDA #\$03 Banque 3 demandée E03D 20 61 BRA \$E0A0 Exécution programme E03F 35 C6 PULS A,B,U,PC - Résidus de BSR - Point d'entrée pour formatage QDD E041 34 46 PSHS U,B,A	E0EA 31 8D 81 91       LEAY >\$627F,PCR       Limite du décodage         E0EE 34 20       PSHS Y       en pile         E0F0 86 55       LDA #\$55       Checksum de départ         E0F2 6A C4       DEC ,U       Décode les         E0F4 63 C4       COM ,U       données
E041 34 46 PSHS U,B,A	E0F4 63 C4
Point d'entrée pour chargement de la FAT sur floppy E04C 33 8C BE LEAU <\$E00D,PCR Point d'entrée traitement E04F 86 02 LDA #\$02 Banque 2 demandée E051 8D 49 BSR \$E09C Exécution programme E053 1F 30 TFR U,D Restaure le registre D	E0FF A1 C4
E055 39 RTS Point d'entrée pour couverture d'un fichier sur floppy E056 33 8C B7 LEAU <\$E010,PCR Point d'entrée traitement E059 86 02 LDA #\$02 Banque 2 demandée	E109 4A DECA Tentative suivante E10A 26 BA BNE \$E0C6 E10C 0F 80 CLR <\$80 Flag "contrôleur absent" E10E 6E 9F 00 1E JMP >[\$001E] Lance l'application à froid
E05B 8D 3F BSR \$E09C Exécution programme E05D 1F 30 TFR U,D Restaure le registre D	Routine d'exécution des fonctions standard
E05F 39 RTS Point d'entrée pour effacement d'un fichier sur floppy E060 33 8C B0 LEAU <\$E013,PCR Point d'entrée traitement E063 86 02 LDA #\$02 Banque 2 demandée E065 8D 35 BSR \$E09C Exécution programme E067 1F 30 TFR U,D Restaure le registre D E069 39 RTS Point d'entrée pour écriture d'un secteur sur floppy E06A 33 8C A9 LEAU <\$E016,PCR Point d'entrée traitement E06D 86 02 LDA #\$02 Banque 2 demandée E06F 8D 2B BSR \$E09C Exécution programme	E112 34 7F
E071 1F 30 TFR U,D Restaure le registre D E073 39 RTS   TFR U,D Restaure le registre D E074 33 8C A2 LEAU <\$E019,PCR Point d'entrée traitement E077 86 02 LDA #\$02 Banque 2 demandée E079 8D 21 BSR \$E09C Exécution programme E07B 1F 30 TFR U,D Restaure le registre D E07D 39 RTS   TFR U,D Restaure le registre D E07D 39 RTS   TFR U,D Restaure le registre D E07D 39 RTS   TFR U,D Restaure le registre D E07D 39 RTS   TFR U,D Restaure le registre D	Sortie si pas d'erreur  E127 96 48 LDA
E07E 33 8C 9B	Initialisation des registres E138 1F 50 TFR PC,D PC dans D E13A 84 70 ANDA #\$70   Fixe le DP E13C 1F 8B TFR A,DP   M=\$20 T0=\$60
For Point d'entrée pour initialisation d'opération sur un bloc E088 33 8C 94 LEAU <\$E01F,PCR Point d'entrée traitement E08B 86 02 LDA #\$02 Banque 2 demandée E08D 8D 0D BSR \$E09C Exécution programme	E13E 30 8D 06 8E LEAX >\$E7D0,PCR Ptr registres disque E142 39 RTS
E08F IF 30	E143 96 48 LDA <\$48 Lit commande moniteur E145 81 01 CMPA #\$01 Si reset demandé, E147 26 0E BNE \$E157   choisit le E149 C6 01 LDB #\$01   lecteur 1 E14B 33 8D 00 17 LEAU >\$\$166,PCR Ptr table bits lecteurs E14F A6 C5 LDA B,U Lit bits de lecteur E151 A7 02 STA \$02,X Init registre disque
E09B 39 RTS Module de commutation de banque ROM et d'exécution du traitement E09C C6 00 LDB #\$00   Banque 0 E09E 34 04 PSHS B   pour retour E0AO A7 8D 07 34 STA >\$E7D8,PCR Commute banque ROM	E153 97 57 STA <\$57 Init registre système E155 4F CLRA Pas d'erreur dans CC E156 39 RTS    Teste si numéro de lecteur pas hors champ

E157 D6 49		<\$49	Lit numéro de lecteur		6 57	LDA	<\$57	Lit bits lecteur
E159 C1 04 E15B 10 24 03 DD		#\$04 \$E53C	Si >= à 4, erreur de lecteur		A 10 7 02	ORA STA	#\$10 \$02,X	Déplace
E15F 20 EA		\$E14B	Sélectionne bits de lecteur	E209 8	4 EF	ANDA	#\$EF	la tête
Extinction du m	nteur				.7 02 D 1D	STA BSR	\$02,X \$E22C	  Temporisation
E161 86 40		#\$40	Code pour éteindre moteur	E20F 5	A	DECB		Si dernière tentative,
E163 A7 02 E165 39	STA :	\$02,X	Eteint le moteur		.0 27 03 28 :0 E7	LBEQ BRA	\$E53C \$E1FD	erreur "Lecteur non prêt"
E103 33	кіз		I		D OE	BSR	\$E226	Nouveau déplacement Temporisation
Table des bits E166 41		s \$41	Lecteur 0		7 03 55	LBSR CLR	\$E570	Ptr position de la tête
E167 01		\$41 \$01	Lecteur 1		F A4 F 06	CLR	,Y \$06,X	Tête en piste 0 Initialise registre piste
E168 42		\$42	Lecteur 2	E21F 3	9	RTS		
E169 02	FCB	\$02	Lecteur 3	Te	mporisation de	864us		
Module d'exécut					0 8E 00 6C	LDY	#\$006C	Valeur de temporisation
E16A 86 02 E16C 34 02		#\$02 A	2 tentatives		0 0A mporisation de	BRA 14976us	\$E230	Effectue la boucle
E16E 96 48	LDA	<\$48	Lit code de commande	E226 1	0 8E 07 50	LDY	#\$0750	Valeur de temporisation
E170 31 8D 00 51 E174 85 01		>\$E1C5,PCR #\$01	Vecteur "reset contrôleur"   Si reset contrôleur		0 04 mporisation de	BRA 5984us	\$E230	Effectue la boucle
E176 26 30	BNE	\$E1A8	demandé, traite	E22C 1	.0 8E 02 EC	LDY	#\$02EC	Valeur de temporisation
E178 31 8D 02 EC E17C 85 02		>\$E468,PCR #\$02	Vecteur "lecture secteur"   Si lecture secteur		1 3F 6 FC	LEAY BNE	-\$01,Y \$E230	Boucle pour   temporisation
E17E 26 28	BNE	\$E1A8	demandée, traite	E234 3		RTS	7	1
E180 31 8D 00 BA E184 85 08		>\$E23E,PCR #\$08	Vecteur "écriture secteur"   Si écriture secteur	Ro	utine de passa	ae en si	mple densité	
E186 26 20	BNE	\$E1A8	demandée, traite	E235 8	6 FF	LDA	#\$FF	Fixe flag de simple
E188 31 8D 00 6F E18C 85 20		>\$E1FB,PCR #\$20	Vecteur "recherche piste 0"   Si piste 0 demandée,	E237 9 E239 4	7 58 F	STA CLRA	<\$58	densité Pas d'erreur dans CC
E18E 26 18	BNE	\$E1A8	traite	E23A 3		RTS		
E190 31 8D 03 86 E194 85 40		>\$E51A,PCR #\$40	Vecteur "recherche piste"   Si recherche de piste	₽∩	utine de passa	ae en da	uhle densité	
E196 26 10	BNE	\$E1A8	demandée, traite	E23B 0	F 58	CLR	<\$58	Fixe flag de double densité
E198 31 8D 00 99 E19C 85 04		>\$E235,PCR #\$04	Vecteur "simple densité"   Si simple densité	E23D 3	9	RTS		
E19E 26 08	BNE	\$E1A8	demandée, traite		utine d'écritu			
E1A0 31 8D 00 97 E1A4 85 10		>\$E23B,PCR #\$10	Vecteur "double densité"   Si double densité pas		.7 02 D9 .0 25 00 9E	LBSR LBCS	\$E51A \$E2E3	Recherche la piste Si erreur, sort
E1A4 03 10 E1A6 27 1A		\$E1C2	demandée, sort avec erreur		.6 01	LDA	\$01,X	Lit le status disque
E1A8 AD A4 E1AA 24 17		,Y \$E1C3	Éxécute l'opération Si pas d'erreur, sort		5 04 7 05	BITA BEO	#\$04 \$E250	Si bit de protection actif,
E1AC 96 4E		≎Б1С3 <\$4Е	Lit code d'erreur moniteur		6 01	LDA	#\$01	initialise code "Disquette
E1AE 85 51 E1B0 26 11		#\$51 \$E1C3	Si erreur contrôleur/		.6 02 EE .6 58	LBRA LDA	\$E53E <\$58	protégée" et sort Si simple densité
E1B2 6A E4		,S	lecteur/protection, sort   Si dernière tentative,		0 26 00 92	LBNE	\$E2E8	demandée, traite
E1B4 27 0C		\$E1C2	sort		riture d'un se			Rive 1- maintain
E1B6 OF 4E E1B8 81 08		<\$4E #\$08	Efface code d'erreur   Si erreur sur le données,		.7 01 BD !6 19	LBSR LDB	\$E416 #\$19	Fixe la précompensation Ecriture automatique
E1BA 27 B2		\$E16E	nouvelle tentative		4 01	PSHS	CC	Protège le CC
E1BC 8D 3D E1BE 25 F2		\$E1FB \$E1B2	Recherche de la piste 0 Si erreur, nouvel essai		.7 01 4C cherche du sec	LBSR teur dem	\$E3AC nandé	Initialise registres disque
E1C0 20 AC		\$E16E	Nouvelle tentative		0 8E 75 00	LDY	#\$7500	Compteur pour une piste
E1C2 53 E1C3 35 82	COMB PULS	A,PC	Erreur dans CC		1 3F .0 27 02 9E	LEAY LBEO	-\$01,Y \$E508	Si fin du décomptage, erreur de secteur
D			1		6 84	LDB	, X	Lit status opération
Routine de rese E1C5 8D 34		ur \$E1FB	Recherche de la piste 0		!5 02 !7 F4	BITB BEO	#\$02 \$E264	Si secteur pas trouvé, boucle
E1C7 25 31		\$E1FA	Si erreur, sort		7 03	STÃ	\$03,X	Réinitialise status
Définition de l E1C9 86 01		systeme #\$01	Piste 1		riture du sect 6 84	eur dour LDB	,X	Attend fin de
E1CB 97 4B	STA	<\$4B	demandée		A FC	BPL	\$E272	transmission
E1CD 17 03 72 E1D0 C6 44		\$E542 #'D	Déplace les têtes Code double densité		.7 03 16 84	STA LDB	\$03,X ,X	Ecrit un mot de synchro Attend la fin de
E1D2 A6 01	LDA	\$01,X	Lit status lecteur	E27A 2	A FC	BPL	\$E278	la transmission
E1D4 85 08 E1D6 27 02		#\$08 \$E1DA	Si pas de détection de piste 0, double densité		16 FB 17 03	LDB STB	#\$FB \$03,X	Ecrit le marquage de données
E1D8 C6 43		#'C	Code simple densité	E280 4			caractères à é	
E1DA D7 4E Retour des tête		<\$4E 0	Fixe le code densité	E281 E E283 2	6 84 A FC	LDB BPL	,X \$E281	Attend la fin de la transmission
E1DC 8D 1D		\$E1FB	Recherche de la piste 0		6 CO	LDB	,U+	Lit un caractère
E1DE OF 52 E1EO OF 54		<\$52 <\$54	Toute tête en piste 0	E287 E E289 4	17 03 :A	STB DECA   F	\$03,X Pour les 256	Enregistre le caractère
E1E2 6F 84	CLR	, X	Éteint le moteur	E28A 2	6 F5	BNE	\$E281	caractères
E1E4 OF 58 Définition de l		<\$58 du lecteur	Initialise en double densité		16 84 15 08	LDB BITB	,X #\$08	Lit status opération   Attend la fin
E1E6 DC E9	LDD ·	<\$E9		E290 2	7 FA	BEQ	\$E28C	de l'opération
E1E8 93 ED E1EA 2C 05		<\$ED \$E1F1	Récupère la valeur absolue de la différence		.7 FF 8B D 48	LBSR TST	\$E220 <\$48	Temporisation   Si pas de vérification,
E1EC 43	COMA		entre le pointeur de FAT	E297 2	A 4A	BPL	\$E2E3	sort
E1ED 53 E1EE C3 00 01	COMB ADDD :	#\$0001	et le pointeur de buffer		.7 02 86 !6 1B	LBSR LDB	\$E522 #\$1B	Activation du lecteur Lecture automatique
E1F1 4D	TSTA		Si différence > 256,	E29E 1	7 01 0B	LBSR	\$E3AC	Initialise registres disque
E1F2 26 05 E1F4 5D	BNE TSTB	\$E1F9	double densité   Si différence < 128,		cherche du sec 6 04	teur den LDA	nandé #\$04	Compteur recherche marquage
E1F5 2A 02	BPL	\$E1F9	double densité	E2A3 1	.0 8E 75 00	LDY	#\$7500	Compteur pour une piste
E1F7 03 58 E1F9 4F	COM ·	<\$58	Sinon simple densité Pas d'erreur dans CC		1 3F 0 27 00 FA	LEAY LBEQ	-\$01,Y \$E3A7	Si fin du décomptage, erreur de vérification
E1FA 39	RTS			E2AD E	6 84	LDB	, X	Lit status opération
Recherche de la	piste O				5 02 7 F4	BITB BEQ	#\$02 \$E2A7	Si secteur pas trouvé, boucle
E1FB C6 64	LDB :	#\$64	100 tentatives maximum	E2B3 E	6 03	LDB	\$03,X	Réinitialise status disque
E1FD A6 01 E1FF 85 08		\$01,X #\$08	Lit status   Si piste 0 trouvée,	Re E2B5 4	cherche du mar A	quage de DECA	donnees	Si fin de décomptage,
E201 26 13		\$E216	sort		0 27 02 56	LBEQ	\$E510	erreur de piste

E2BA E6 84	LDB	, Χ	Attend fin de	E364 E7 03	STB \$03,X	à trouver
E2BC 2A FC	BPL	\$E2BA	transmission	E366 86 80	LDA #\$80	128 caractères à écrire
E2BE E6 03 E2C0 C1 FB	LDB CMPB	\$03,X #\$FB	Lit le caractère   Si pas marquage de données,	E368 C6 38 E36A E7 84	LDB #\$38 STB ,X	Passe en "lecture synchro"
E2C2 26 F1	BNE	\$E2B5	nouveau test	E36C 10 8E 01 00	LDY #\$0100	Compteur pour recherche
Vérification du				E370 31 3F	LEAY -\$01,Y	Si fin de décomptage,
E2C4 4F	CLRA	v	256 caractères à vérifier	E372 27 31	BEQ \$E3A5	erreur de vérification
E2C5 E6 84 E2C7 2A FC	LDB BPL	,X \$E2C5	Attend fin de transmission	E374 E6 84 E376 C5 01	LDB ,X BITB #\$01	Si pas de synchro, boucle
E2C9 E6 03	LDB	\$03,X	Charge le caractère	E378 27 F6	BEQ \$E370	pr pub de prionre, pedere
E2CB E1 C0	CMPB	,U+	Si caractère incorrect,	E37A E6 03	LDB \$03,X	Reset du status
E2CD 26 03 E2CF 4A	BNE DECA	\$E2D2	exit   Pour les 256	E37C C6 28	teur simple densité LDB #\$28	Passe en
E2D0 26 F3	BNE	\$E2C5	caractères	E37E E7 84	STB ,X	"lecture donnée"
Test de la valid				E380 E6 84	LDB ,X	Attend fin de
E2D2 E6 84 E2D4 C5 08	LDB BITB	,X #\$08	Lit status opération   Si pas fin d'opération,	E382 2A FC E384 E6 03	BPL \$E380 LDB \$03,X	transmission Charge le caractère
E2D4 C3 00 E2D6 27 FA	BEO	\$E2D2	boucle	E386 E1 C0	CMPB ,U+	Si caractère incorrect,
E2D8 4D	TSTA		Si pas secteur entier	E388 26 1B	BNE \$E3A5	erreur de vérification
E2D9 10 26 00 CA E2DD C5 04	LBNE BITB	\$E3A7 #\$04	vérifié, erreur   Si CRC de données	E38A 4A E38B 26 F3	DECA BNE \$E380	Pour tout le secteur
E2DF 10 26 00 C4	LBNE	\$E3A7	incorrect, erreur	Lecture du CRC		Te secteur
E2E3 35 01	PULS	ĊC	Rétablit CC	E38D A6 84	LDA ,X	Attend fin de
E2E5 6F 84	CLR	, X	Reset lecteur	E38F 2A FC	BPL \$E38D	transmission
E2E7 39	RTS		I	E391 A6 03 E393 E6 84	LDA \$03,X LDB ,X	Lit le CRCHigh Attend fin de
Ecriture d'un se	cteur s			E395 2A FC	BPL \$E393	transmission
E2E8 17 01 3C	LBSR	\$E427	Fixe la précompensation	E397 E6 03	LDB \$03,X	Lit le CRCLow
E2EB 17 01 40 E2EE 34 01	LBSR PSHS	\$E42E CC	Calcul du CRC pour le secteur Préserve CC	E399 10 A3 E4 E39C 26 07	CMPD ,S BNE \$E3A5	Si CRC incorrect, erreur de vérification
E2F0 34 06	PSHS	B,A	Empile le CRC	E39E 35 06	PULS A,B	Rétablit la pile
Recherche le sec				E3A0 35 01	PULS CC	Rétablit le CC
E2F2 17 00 CA E2F5 24 05	LBSR BCC	\$E3BF \$E2FC	Recherche le secteur Si trouvé, suite	E3A2 6F 84 E3A4 39	CLR ,X RTS	Reset du lecteur
E2F7 35 06	PULS	A,B	Rétablit la pile	BJR1 J)	KID	
E2F9 16 02 0C	LBRA	\$E508	Sort avec "erreur de secteur"		de vérification	-4. 11. 1
Ecriture de 6 bl E2FC C6 FF	ancs. LDB	#\$FF	Passage en mode	E3A5 35 06 E3A7 86 20	PULS A,B LDA #\$20	Rétablit la pile Code "erreur en vérification"
E2FE E7 04	STB	\$04,X	"données"	E3A9 16 01 66	LBRA \$E512	Fixe l'erreur
E300 86 06	LDA	#\$06	6 caractères à écrire			
E302 C6 24	LDB	#\$24	Passe en écriture		des registres disque	Numáno do lograno
E304 E7 84 E306 E6 84	STB LDB	, X , X	données FM   Attend fin de	E3AC 96 4C E3AE A7 05	LDA <\$4C STA \$05,X	Numéro de lecteur initialisé
E308 2A FC	BPL	\$E306	transmission	E3B0 86 0A	LDA #\$0A	'
E30A 6F 03	CLR	\$03,X	Ecrit un caractère à 0	E3B2 A7 04	STA \$04,X	Mode "synchro"
E30C 4A E30D 26 F7	DECA BNE	\$E306	Pour les 6 caractères	E3B4 86 A1 E3B6 A7 03	LDA #\$A1 STA \$03,X	initialisé
Ecriture du març				E3B8 1A 50	ORCC #\$50	Gel des interruptions
E30F E6 84	LDB	, X	Attend fin de	D2D3 DD 4D		Charge ptr buffer secteur
				E3BA DE 4F	LDU <\$4F	
E311 2A FC	BPL	\$E30F	transmission	E3BC E7 84	STB ,X	Fixe l'opération disque
E311 2A FC E313 CC FB C7 E316 ED 03	BPL LDD STD	\$E30F #\$FBC7 \$03,X				
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect	BPL LDD STD eur sim	\$E30F #\$FBC7 \$03,X ple densité	transmission   Passe en mode "synchro"   et écrit marquage	E3BC E7 84 E3BE 39 Recherche du se	STB ,X RTS ecteur simple densité	Fixe l'opération disque
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF	BPL LDD STD eur sim LDB	\$E30F #\$FBC7 \$03,X ple densité #\$FF	transmission   Passe en mode "synchro"   et écrit marquage   Passe en mode "données"	E3BC E7 84 E3BE 39 Recherche du se E3BF 86 C7	STB ,X RTS ecteur simple densité LDA #\$C7	Fixe l'opération disque
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC	BPL LDD STD eur sim	\$E30F #\$FBC7 \$03,X ple densité	transmission   Passe en mode "synchro"   et écrit marquage	E3BC E7 84 E3BE 39 Recherche du se E3BF 86 C7 E3C1 A7 04 E3C3 86 FE	STB ,X RTS ,X ecteur simple densité LDA #\$C7 STA \$04,X LDA #\$FE	Fixe l'opération disque
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0	BPL LDD STD eur sim LDB LDA BPL LDA	\$E30F #\$FBC7 \$03,X ple densité #\$FF ,X \$E31A ,U+	transmission Passe en mode "synchro" et écrit marquage Passe en mode "données" Attend fin de transmission Lit premier caractère	E3BC E7 84 E3BE 39 Recherche du se E3BF 86 C7 E3C1 A7 04 E3C3 86 FE E3C5 A7 03	STB ,X RTS ,X ecteur simple densité LDA #\$C7 STA \$04,X LDA #\$FE STA \$03,X	Fixe l'opération disque    Passage en mode   "synchro"   Caractère de synchro   à rechercher
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03	BPL LDD STD eur sim LDB LDA BPL LDA STD	\$E30F #\$FBC7 \$03,X ple densité #\$FF ,X \$E31A ,U+ \$03,X	transmission Passe en mode "synchro" et écrit marquage Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère	E3BC E7 84 E3BE 39 Recherche du se E3BF 86 C7 E3C1 A7 04 E3C3 86 FE E3C5 A7 03 E3C7 86 30	STB ,X RTS ,X ecteur simple densité LDA #\$C7 STA \$04,X LDA #\$FE STA \$03,X LDA #\$30	Fixe l'opération disque    Passage en mode   "synchro"   Caractère de synchro   à rechercher   Compteur de recherche
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0	BPL LDD STD eur sim LDB LDA BPL LDA	\$E30F #\$FBC7 \$03,X ple densité #\$FF ,X ,U+ \$03,X #\$7F ,X	transmission Passe en mode "synchro" et écrit marquage Passe en mode "données" Attend fin de transmission Lit premier caractère	E3BC E7 84 E3BE 39 Recherche du se E3BF 86 C7 E3C1 A7 04 E3C3 86 FE E3C5 A7 03	STB ,X RTS ,X ecteur simple densité LDA #\$C7 STA \$04,X LDA #\$FE STA \$03,X	Fixe l'opération disque    Passage en mode   "synchro"   Caractère de synchro   à rechercher
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E326 2A FC	BPL LDD STD Leur sim LDB LDA BPL LDA STD LDA STD LDA LDB BPL LDA STD LDB BPL	\$830F #\$FBC7 \$03,X ple densité #\$FF ,X \$831A ,U+ \$03,X #\$7F ,X	transmission Passe en mode "synchro" et écrit marquage Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission	E3BC E7 84 E3BE 39  Recherche du se E3BF 86 C7 E3C1 A7 04 E3C3 86 FE E3C5 A7 03 E3C7 86 30 E3C9 DE 4F E3CB 1A 50 Recherche du me	STB ,X RTS ,X secteur simple densité LDA #\$C7 STA \$04,X LDA #\$FE STA \$03,X LDA #\$30 LDU <\$4F ORCC #\$50 arquage d'identification	Fixe l'opération disque    Passage en mode   "synchro"   Caractère de synchro   à rechercher   Compteur de recherche   Ptr buffer de secteur   Gel des interruptions
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E326 2A FC E328 E6 C0	BPL LDD STD seur sim LDB LDA BPL LDA STD LDA LDA BPL LDA LDB BPL LDB BPL LDB	\$B30F #\$FBC7 \$03,X ple densité #\$FF ,X \$B31A ,U+ \$03,X #\$7F ,X \$B324 ,U+	transmission Passe en mode "synchro" et écrit marquage  Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission Lit le caractère	E3BC E7 84 E3BE 39  Recherche du se E3BF 86 C7 E3C1 A7 04 E3C3 86 FE E3C5 A7 03 E3C7 86 30 E3C9 DE 4F E3CB 1A 50 Recherche du ma E3CD C6 38	STB ,X RTS ,X Ecteur simple densité LDA #\$C7 STA \$04,X LDA #\$FE STA \$03,X LDA #\$30 LDU <\$4F ORCC #\$50 arcupage d'identification	Fixe l'opération disque    Passage en mode   "synchro"   Caractère de synchro   à rechercher Compteur de recherche Ptr buffer de secteur Gel des interruptions on   Passe en
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E326 2A FC	BPL LDD STD Leur sim LDB LDA BPL LDA STD LDA STD LDA LDB BPL LDA STD LDB BPL	\$830F #\$FBC7 \$03,X ple densité #\$FF ,X \$831A ,U+ \$03,X #\$7F ,X	transmission Passe en mode "synchro" et écrit marquage Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission	E3BC E7 84 E3BE 39  Recherche du se E3BF 86 C7 E3C1 A7 04 E3C3 86 FE E3C5 A7 03 E3C7 86 30 E3C9 DE 4F E3CB 1A 50 Recherche du me	STB ,X RTS ,X secteur simple densité LDA #\$C7 STA \$04,X LDA #\$FE STA \$03,X LDA #\$30 LDU <\$4F ORCC #\$50 arquage d'identification	Fixe l'opération disque    Passage en mode   "synchro"   Caractère de synchro   à rechercher   Compteur de recherche   Ptr buffer de secteur   Gel des interruptions
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E326 2A FC E328 E6 C0 E328 E7 03 E320 4A E320 26 F5	BPL LDD STD Leur sim LDB LDA STD LDA STD LDA LDB BPL LDA LDB BPL BPL BPL BPL BPL BPL BPL BPL BPL BP	\$B30F #\$FBC7 \$03,X ple densité #\$FF ,X \$B31A ,U+ \$03,X #\$7F ,X ,U+ \$03,X \$B324 ,U+ \$03,X	transmission Passe en mode "synchro" et écrit marquage  Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission Lit le caractère Sauve le caractère	E3BC E7 84 E3BE 39  Recherche du se E3BF 86 C7 E3C1 A7 04 E3C3 86 FE E3C5 A7 03 E3C7 86 30 E3C9 DE 4F E3CB 1A 50 Recherche du me E3CD C6 38 E3CF E7 84 E3D1 10 8E 17 00 E3D5 31 3F	STB ,X RTS ,X RTS	Passage en mode   "synchro"   Caractère de synchro à rechercher Compteur de recherche Ptr buffer de secteur Gel des interruptions on   Passe en   "lecture synchro" Compteur de recherche   Si fin de décomptage,
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 E6 7F E324 E6 84 E326 2A FC E328 E6 C0 E32A E7 03 E32C 4A E32D 26 F5 Ecriture du CRC	BPL LDD STD STD LDB LDA STD LDA LDB LDA LDB BPL LDB BPL LDB STB DECA BNE de donn	\$B30F #\$FBC7 \$03,X ple densité #\$FF X \$E31A ,U+ \$03,X \$E324 ,U+ \$03,X	transmission Passe en mode "synchro" et écrit marquage  Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission Lit le caractère Sauve le caractère Pour tout le secteur	E3BC E7 84 E3BE 39  Recherche du se 23BF 86 C7 E3C1 A7 04 E3C3 86 FE 23C5 A7 03 E3C7 86 30 E3C9 DE 4F E3CB 1A 50 Recherche du me 23CD C6 38 E3CF E7 84 E3D1 10 8E 17 00 E3D5 31 3F E3D7 27 3A	STB ,X RTS ,X RTS ,X RTS ,X RTS ,04,X LDA	Passage en mode   "synchro"   Caractère de synchro à rechercher   Compteur de recherche Ptr buffer de secteur Gel des interruptions on   Passe en   "lecture synchro"   Compteur de recherche   Si fin de décomptage, sort avec erreur
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E326 2A FC E328 E6 C0 E328 E7 03 E320 4A E320 26 F5	BPL LDD STD Leur sim LDB LDA STD LDA STD LDA LDB BPL LDA LDB BPL BPL BPL BPL BPL BPL BPL BPL BPL BP	\$B30F #\$FBC7 \$03,X ple densité #\$FF ,X \$B31A ,U+ \$03,X #\$7F ,X ,U+ \$03,X \$B324 ,U+ \$03,X	transmission Passe en mode "synchro" et écrit marquage  Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission Lit le caractère Sauve le caractère Pour tout	E3BC E7 84 E3BE 39  Recherche du se E3BF 86 C7 E3C1 A7 04 E3C3 86 FE E3C5 A7 03 E3C7 86 30 E3C9 DE 4F E3CB 1A 50 Recherche du me E3CD C6 38 E3CF E7 84 E3D1 10 8E 17 00 E3D5 31 3F	STB ,X RTS ,X RTS	Passage en mode   "synchro"   Caractère de synchro à rechercher Compteur de recherche Ptr buffer de secteur Gel des interruptions on   Passe en   "lecture synchro" Compteur de recherche   Si fin de décomptage,
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E326 2A FC E328 E6 C0 E32A E7 03 E32C 4A E32D 26 F5 Ecriture du CRC E32F E6 84 E331 2A FC E333 35 04	BPL LDD STD LDB LDA LDB LDA LDB BPL LDB BPL LDB BPE LDB STB DECA BNE de donn LDB BPL LDB BPL LDB BPL LDB STB DECA BNE DECA BPL DE	\$B30F #\$FBC7 \$\( \) \$\(	transmission Passe en mode "synchro" et écrit marquage  Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission Lit le caractère Sauve le caractère Pour tout le secteur  Attend fin de transmission Récupère CRCHigh/Low	E3BC E7 84 E3BE 39  Recherche du se 25BF 86 C7 E3C1 A7 04 E3C3 86 FE 25C5 A7 03 E3C7 86 30 E3C9 DE 4F E3CB 1A 50 Recherche du me 25CD C6 38 E3CF E7 84 E3D1 10 8E 17 00 E3D5 31 3F E3D7 27 3A E3D9 E6 84 E3DB C5 01 E3DD 27 F6	STB ,X RTS ,X RTS simple densité LDA	Passage en mode   "synchro"   Caractère de synchro à rechercher   Compteur de recherche Ptr buffer de secteur Gel des interruptions   Passe en   "lecture synchro"   Compteur de recherche   Si fin de décomptage, sort avec erreur Lit status opération   Si pas de synchro, boucle
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E336 2A FC E328 E6 C0 E32A E7 03 E32C 4A E32D 26 F5 Ecriture du CRC E32F E6 84 E331 2A FC E333 35 04 E333 E7 03	BPL LDD STD LDA STD LDA STD LDA LDB STD LDA LDB STB DECA BNE de donn LDB BPL PULS STB	\$B30F #\$FBC7 \$03,X ple densité #\$FF ,X \$B31A ,U+ \$03,X #\$7F ,X \$B324 ,U+ \$03,X \$B324	transmission Passe en mode "synchro" et écrit marquage  Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission Lit le caractère Sauve le caractère Pour tout le secteur  Attend fin de transmission Exercise (Pour tout Resecteur) Attend fin de transmission Récupère CRCHigh/Low Sauve CRCHigh/Low Sauve CRCHigh/Low	E3BC E7 84 E3BE 39  Recherche du se E3BF 86 C7 E3C1 A7 04 E3C3 86 FE E3C5 A7 03 E3C7 86 30 E3C9 DE 4F E3CB 1A 50 Recherche du ma E3CD C6 38 E3CF E7 84 E3D1 10 8E 17 00 E3D5 31 3F E3D7 27 3A E3D9 E6 84 E3DB C5 01 E3DB C5 01 E3DB C7 F6 E3DF E6 03	STB ,X RTS ,X RTS ,X RTS descent simple densité LDA #\$C7 STA \$04,X LDA #\$FE STA \$03,X LDA \$4F ORCC #\$50 ARRIVAGE d'identification LDB #\$38 STB ,X LDY #\$1700 LEAY -\$01,Y BEQ \$2413 LDB ,X BITB #\$01 BEQ \$E3D5 LDB \$03,X	Passage en mode   "synchro"   Caractère de synchro à rechercher Compteur de recherche Ptr buffer de secteur Gel des interruptions on   Passe en   "lecture synchro" Compteur de recherche   Si fin de décomptage,   sort avec erreur Lit status opération   Si pas de synchro,
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E326 2A FC E328 E6 C0 E32A E7 03 E32C 4A E32D 26 F5 Ecriture du CRC E32F E6 84 E331 2A FC E333 35 04 E335 E7 03 E337 43 E338 26 F5	BPL LDD STD LDA BPL LDA BPL LDA STD LDA LDB BPL LDB BPL LDB BPL LDB BPL LDB BPL LDB BNE de donn LDB BPL PULS STB COMA BNE	\$830F #\$FBC7 \$03,X ple densité #\$FF ,X \$831A ,U+ \$03,X #\$7F ,X \$8324 ,U+ \$03,X \$8324 ,U+ \$03,X	transmission Passe en mode "synchro" et écrit marquage  Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission Lit le caractère Sauve le caractère Pour tout le secteur  Attend fin de transmission Récupère CRCHigh/Low	E3BC E7 84 E3BE 39  Recherche du se 25BF 86 C7 E3C1 A7 04 E3C3 86 FE 25C5 A7 03 E3C7 86 30 E3C7 86 30 E3C9 DE 4F E3CB 1A 50 Recherche du me 25CD C6 38 E3CF E7 84 E3D1 10 8E 17 00 E3D5 31 3F E3D7 27 3A E3D9 E6 84 E3DB C5 01 E3DD 27 F6 E3DF E6 03 Repérage du nut E3E1 C6 28	STB ,X RTS	Pixe l'opération disque    Passage en mode   "synchro"     Caractère de synchro     à rechercher     Compteur de recherche     Ptr buffer de secteur     Gel des interruptions     Passe en   "lecture synchro"     Compteur de recherche     Si fin de décomptage,     sort avec erreur     Lit status opération     Si pas de synchro,     boucle     Reset status     Passe en
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E326 2A FC E328 E6 C0 E32A E7 03 E32C 4A E32D 26 F5 Ecriture du CRC E331 2A FC E331 2A FC E331 2A FC E331 2A FC E331 35 04 E337 43 E338 26 F5 Clôture du secte	BPL LDD STD LEUR SIM LDB LDA LDB LDA LDB STB DECA BNE de donn LDB BPL STB COMB STB C	\$830F #\$FBC7 \$03,X ple densité #\$FF ,X \$831A ,U+ \$03,X #\$7F ,X \$8324 ,U+ \$03,X \$8324 ,U+ \$03,X \$832F ees ,X \$832F le densité	transmission Passe en mode "synchro" et écrit marquage  Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission Lit le caractère Sauve le caractère Pour tout le secteur  Attend fin de transmission Récupère CRCHigh/Low Sauve CRCHigh/Low Sauve CRCHigh/Low Si pas deuxième passe, boucle	E3BC E7 84 E3BE 39  Recherche du se 23BF 86 C7 E3C1 A7 04 E3C3 86 FE 23C5 A7 03 E3C7 86 30 E3C9 DE 4F 23CB 1A 50 Recherche du ma 25CB C6 38 E3CF E7 84 E3D1 10 8E 17 00 E3D5 31 3F 23D7 27 3A E3D7 27 3A E3D9 E6 84 E3DB C5 01 E3DD 27 F6 E3DF E6 03 Repérage du num E3E1 C6 28 E3E3 E7 84	STB ,X RTS ,X RTS	Passage en mode   "synchro"   Caractère de synchro   à rechercher   Compteur de recherche   Ptr buffer de secteur   Gel des interruptions   Passe en   "lecture synchro"   Compteur de recherche   Si fin de décomptage,   sort avec erreur Lit status opération   Si pas de synchro,   boucle   Reset status   Passe en   "Lecture données"
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E326 2A FC E328 E6 C0 E32A E7 03 E32C 4A E32D 26 F5 Ecriture du CRC E32F E6 84 E331 2A FC E333 35 04 E335 E7 03 E337 43 E338 26 F5 Clôture du secte E33A E6 84	BPL LDB STD LDB LDB LDA LDB LDA LDB LDA LDB BPL LDB STB DECA BNE de donn LDB BPL PULS STB BPL LDB STB BPL LDB STB BPL LDB STB BPL LDB STB LDB LDB LDB LDB LDB LDB LDB LDB LDB LD	\$830F #\$FBC7 \$03,X ple densité #\$FF ,X \$831A ,U+ \$03,X \$8324 ,U+ \$03,X \$8324 ,E324 ées ,X \$832F B \$03,X	transmission Passe en mode "synchro" et écrit marquage  Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission Lit le caractère Sauve le caractère Pour tout le secteur  Attend fin de transmission Attend fin de transmission Attend fin de transmission Attend fin de transmission Récupère CRCHigh/Low Sauve CRCHigh/Low Sauve CRCHigh/Low Si pas deuxième passe, boucle  Attend fin de	E3BC E7 84 E3BE 39  Recherche du se 23BE 86 C7 E3C1 A7 04 E3C3 86 FE E3C5 A7 03 E3C7 86 30 E3C9 DE 4F E3CB 1A 50 Recherche du ma 25C0 C6 38 E3CF E7 84 E3D1 10 8E 17 00 E3D5 31 3F E3D7 27 3A E3D9 E6 84 E3DB C5 01 E3DD 27 F6 E3DF E6 03 Repérage du num E3E1 C6 28 E3E3 E7 84 E3E3 E7 84	STB ,X RTS ,X RTS ,X RTS	Passage en mode   "synchro"   Caractère de synchro à rechercher Compteur de recherche Ptr buffer de secteur Gel des interruptions on   Passe en   "lecture synchro" Compteur de recherche   Si fin de décomptage, sort avec erreur Lit status opération   Si pas de synchro, boucle   Reset status   Passe en   "Lecture données"   Attend fin de
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E326 2A FC E328 E6 C0 E32A E7 03 E32C 4A E32D 26 F5 Ecriture du CRC E331 2A FC E331 2A FC E331 2A FC E331 2A FC E331 35 04 E337 43 E338 26 F5 Clôture du secte	BPL LDD STD LEUR SIM LDB LDA LDB LDA LDB STB DECA BNE de donn LDB BPL STB COMB STB C	\$830F #\$FBC7 \$03,X ple densité #\$FF ,X \$831A ,U+ \$03,X #\$7F ,X \$8324 ,U+ \$03,X \$8324 ,U+ \$03,X \$8327 B \$03,X	transmission Passe en mode "synchro" et écrit marquage  Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission Lit le caractère Sauve le caractère Pour tout le secteur  Attend fin de transmission Récupère CRCHigh/Low Sauve CRCHigh/Low Sauve CRCHigh/Low Si pas deuxième passe, boucle	E3BC E7 84 E3BE 39  Recherche du se 23BF 86 C7 E3C1 A7 04 E3C3 86 FE 23C5 A7 03 E3C7 86 30 E3C9 DE 4F 23CB 1A 50 Recherche du ma 25CB C6 38 E3CF E7 84 E3D1 10 8E 17 00 E3D5 31 3F 23D7 27 3A E3D7 27 3A E3D9 E6 84 E3DB C5 01 E3DD 27 F6 E3DF E6 03 Repérage du num E3E1 C6 28 E3E3 E7 84	STB ,X RTS ,X RTS	Pixe l'opération disque    Passage en mode   "synchro"     Caractère de synchro     à rechercher     Compteur de recherche     Ptr buffer de secteur     Gel des interruptions     Passe en   "lecture synchro"     Compteur de recherche     Si fin de décomptage,     sort avec erreur     Lit status opération     Si pas de synchro,     boucle     Reset status     Passe en   "Lecture données"     Attend fin de     transmission
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E326 2A FC E328 E6 C0 E32A E7 03 E32C 4A E32D 26 F5 Ecriture du CRC E33F E6 84 E331 2A FC E333 35 04 E335 E7 03 E337 43 E338 26 F5 Clôture E33A E6 84 E33C 2A FC E33A E6 84 E33C 2A FC E33A E6 84 E33C 2A FC E33B E6 60 E33B E6 F5 Clôture du secte E33B E6 F6 E6 E8	BPL LDB STD LDB LDA LDB LDA LDB BPL LDA BNE de donn LDB BPL COMA BNE BPL CLB LDB BPL CLR LDB LDB LDB LDB BPL CLR LDB	\$830F #\$FBC7 \$03,X ple densité #\$FF ,X \$831A ,U+ \$03,X \$8324 ,U+ \$03,X \$8324 ées ,X \$832F B \$03,X \$832F B \$03,X	transmission Passe en mode "synchro" et écrit marquage  Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission Lit le caractère Sauve le caractère Pour tout le secteur  Attend fin de transmission Récupère CRCHigh/Low Sauve CRCHigh/Low Si pas deuxième passe, boucle  Attend fin de transmission Ecrit un mot à 0 Attend fin de	E3BC E7 84 E3BE 39  Recherche du se 23BF 86 C7 E3C1 A7 04 E3C3 86 FE 23C5 A7 03 E3C7 86 30 E3C9 DE 4F E3CB 1A 50 Recherche du ma 25C0 C6 38 E3CF E7 84 E3D1 10 8E 17 00 E3D5 31 3F E3D7 27 3A E3D9 E6 84 E3DE C5 01 E3DD 27 F6 E3DF E6 03 Repérage du num E3E1 C6 28 E3E3 E7 84 E3E5 E6 84 E3E5 24 FC E3E9 E6 03 E3E9 E6 03 E3EB D1 4B	STB ,X RTS	Passage en mode   "synchro"   Caractère de synchro a rechercher Compteur de recherche Ptr buffer de secteur Gel des interruptions   Passe en   "lecture synchro" Compteur de recherche   Si fin de décomptage, sort avec erreur Lit status opération   Si pas de synchro, boucle   Reset status   Passe en   "Lecture données"   Attend fin de transmission Lit le caractère   Si piste incorrecte,
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E326 2A FC E328 E6 C0 E328 E6 C0 E320 E7 03 E320 4A E33D 26 F5 Ecriture du CRC E33P E6 84 E331 2A FC E33P E6 84 E331 2A FC E33P E6 84 E331 2A FC E33B E6 F5 C16ture du secte E33A E6 84 E33C 2A FC E33B E6 03 E33R E6 84 E33C 2A FC E33B E6 03 E340 E6 84 E342 2A FC	BPL LDD STD Leur sim LDB LDA LDA LDA LDB LDA LDB LDB BPL COMB BPL LDB LDB LDB BPL LCCR BNE LCCR BNE LUB BPL LDB BPL LDB LDB BPL	\$830F #\$FBC7 \$03,X ple densité #\$FF ,X \$831A ,U+ \$03,X #\$7F ,X \$8324 ,U+ \$03,X \$8324 ,U+ \$03,X \$832F B \$03,X \$832F B \$03,X \$833F B \$03,X \$833F	transmission Passe en mode "synchro" et écrit marquage  Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission Lit le caractère Sauve le caractère Pour tout le secteur Attend fin de transmission Récupère CRCHigh/Low Sauve CRCHigh/Low Sauve CRCHigh/Low Si pas deuxième passe, boucle  Attend fin de transmission Ecrit un mot à 0 Attend fin de transmission Ecrit un mot à 0 Attend fin de transmission	E3BC E7 84 E3BE 39  Recherche du se 23BF 86 C7 E3C1 A7 04 E3C3 86 FE 23C5 A7 03 E3C7 86 30 E3C9 DE 4F 23CB A50 Recherche du me 23CD C6 38 E3CP E7 84 E3D1 10 8E 17 00 E3D5 31 3F 23D7 27 3A E3D9 E6 84 E3DB C5 01 E3DD 27 F6 E3DF E6 03 Repérage du nur 23E1 C6 28 E3E3 E7 84 E3E5 E6 84 E3E5 E6 84 E3E7 2A FC E3E9 E6 03 E3EB D1 4B E3ED 26 21	STB ,X RTS	Passage en mode   "synchro"   Caractère de synchro   à rechercher   Compteur de recherche   Ptr buffer de secteur   Gel des interruptions   Passe en   "lecture synchro"   Compteur de recherche   Si fin de décomptage,   sort avec erreur   Lit status opération   Si pas de synchro,   boucle   Reset status   Passe en   "Lecture données"   Attend fin de transmission   Lit le caractère   Si piste incorrecte, recherche suivante
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E326 2A FC E328 E6 C0 E32A E7 03 E32C 4A E32D 26 F5 Ecriture du CRC E33F E6 84 E331 2A FC E33F E7 03 E337 43 E338 26 F5 Clôture du secte E33A E6 84 E331 2A FC E33A E6 84 E33C 2A FC E33B E6 C0 E33A E6 E7 E53B E6 C7 E53B E7 C7 E7	BPL LDB STD LOB LDB LDA BPL LDA LDB LDB LDB LDB BPL BPL BPL BPL BPL BPL BPL BPL BPL BP	\$830F #\$FBC7 \$03,X ple densité #\$FF ,X \$831A ,U+ \$03,X #\$7F ,X \$8324 ,U+ \$03,X \$8324 fees ,X \$832F B \$03,X \$832F B \$03,X \$832F bedensité ,X \$833A \$03,X \$833A \$03,X \$8340 bedensité	transmission Passe en mode "synchro" et écrit marquage  Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission Lit le caractère Sauve le caractère Pour tout le secteur  Attend fin de transmission Récupère CRCHigh/Low Sauve CRCHigh/Low Sauve CRCHigh/Low Si pas deuxième passe, boucle  Attend fin de transmission Ecrit un mot à 0 Attend fin de transmission Ecrit un mot à 0 Attend fin de transmission Ecrit un mot à 0 Attend fin de transmission	E3BC E7 84 E3BE 39  Recherche du se 23BF 86 C7 E3C1 A7 04 E3C3 86 FE 23C5 A7 03 E3C7 86 30 E3C9 DE 4F 23CB A50 Recherche du me 23CD C6 38 E3CP E7 84 E3D1 10 8E 17 00 E3D5 31 3F 23D7 27 3A E3D9 E6 84 E3DB C5 01 E3DD 27 F6 E3DF E6 03 Repérage du nur 23E1 C6 28 E3E3 E7 84 E3E5 E6 84 E3E5 E6 84 E3E7 2A FC E3E9 E6 03 E3EB D1 4B E3ED 26 21	STB ,X RTS ,X RTS	Passage en mode   "synchro"   Caractère de synchro   à rechercher   Compteur de recherche   Ptr buffer de secteur   Gel des interruptions   Passe en   "lecture synchro"   Compteur de recherche   Si fin de décomptage,   sort avec erreur   Lit status opération   Si pas de synchro,   boucle   Reset status   Passe en   "Lecture données"   Attend fin de transmission   Lit le caractère   Si piste incorrecte, recherche suivante
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E336 2A FC E328 E6 C0 E32A E7 03 E32C 4A E32D 26 F5 Ecriture du CRC E33F E6 84 E331 2A FC E33T 43 E6 84 E331 2A FC E33T 43 E6 84 E33T 43 E6 84 E33T 43 E6 84 E33T 43 E6 84 E33T 2A FC E33B E6 C0 E33A E6 84 E33C 2A FC E33B E6 C0 E33B E6 E7 E33C E7 E	BPL LDD STD Leur sim LDB LDA LDA LDB LDA LDB LDA LDB BPL LCCA BNE LDB BPL LCLCA BNE LDB BPL LDB STB	\$830F #\$FBC7 \$03,X ple densité #\$FF ,X \$831A ,U+ \$03,X #\$7F ,X \$8324 ,U+ \$03,X \$8324 ,U+ \$03,X \$832F B \$03,X \$832F B \$03,X \$833F B \$03,X \$834 ,U+ \$834 \$834 ,U+ \$844 ,U+ ,U+ ,U+ ,U+ ,U+ ,U+ ,U+ ,U+ ,U+ ,U+	transmission Passe en mode "synchro" et écrit marquage  Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission Lit le caractère Sauve le caractère Pour tout le secteur  Attend fin de transmission Récupère CRCHigh/Low Sauve CRCHigh/Low Sauve CRCHigh/Low Si pas deuxième passe, boucle  Attend fin de transmission Ecrit un mot à 0 Attend fin de transmission Ecrit un mot à 0 Passe en mode "lecture données"	E3BC E7 84 E3BE 39  Recherche du se 23BF 86 C7 E3C1 A7 04 E3C3 86 FE 23C5 A7 03 E3C7 86 30 E3C9 DE 4F 23CD C6 38 E3CF E7 84 E3D1 10 8E 17 00 E3D5 31 3F 23D7 27 3A E3D9 E6 84 E3DB C5 01 E3DD 27 F6 E3DF E6 03 Repérage du nur E3E1 C6 28 E3E3 E7 84 E3E5 E6 84 E3E3 E7 84 E3E5 E6 84 E3E7 E6 03 Repérage du nur E3E1 C6 28 E3E3 E7 84 E3E5 E6 84 E3E7 2A FC E3E9 E6 03 E3EB D1 4B E3ED 26 21 Repérage du nur E3EF E6 84 E3E7 24 FC	STB ,X RTS	Passage en mode   "synchro"   Caractère de synchro   à rechercher   Compteur de recherche   Ptr buffer de secteur   Gel des interruptions   Passe en   "lecture synchro"   Compteur de recherche   Si fin de décomptage,   sort avec erreur   Lit status opération   Si pas de synchro,   boucle   Reset status   Passe en   "Lecture données"   Attend fin de transmission   Lit le caractère   Si piste incorrecte,   recherche suivante   Attend fin de transmission   Attend fin de transm
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E326 2A FC E328 E6 C0 E328 E7 E329 E7 E331 2A FC E333 S5 04 E331 2A FC E333 E7 E337 E7 E338 E7 E339 E7	BPL LDB LDB LDA BPL LDA BPL LDA LDB LDA LDB STD LDB STD LDB BPL COMB BNE CCLR LDB BPL LDB STB BPL LDB STB LDB	\$830F #\$FBC7 \$03,X ple densité #\$FF ,X \$831A ,U+ \$03,X #\$7F ,X \$8324 ,U+ \$03,X \$8324 \$688 \$688 ,X \$832F B \$03,X \$832F B \$03,X \$832F Le densité ,X \$833A \$03,X \$8340 teur simple densi #\$20 ,X	transmission Passe en mode "synchro" et écrit marquage  Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission Lit le caractère Sauve le caractère Pour tout le secteur  Attend fin de transmission Récupère CRCHigh/Low Sauve CRCHigh/Low Sauve CRCHigh/Low Si pas deuxième passe, boucle  Attend fin de transmission Ecrit un mot à 0 Attend fin de transmission Ecrit un mot à 0 Attend fin de transmission Ecrit un mot à 0 Attend fin de transmission  Ecrit un mot à 0 Attend fin de transmission  Ecrit un mot à 0 Attend fin de transmission  Ecrit un mot à 0 Attend fin de transmission  Ecrit un mot à 0 Attend fin de Transmission  Ecrit un mot à 0 Attend fin de "lecture données" Attend fin de	E3BC E7 84 E3BE 39  Recherche du se 23BF 86 C7 E3C1 A7 04 E3C3 86 FE E3C5 A7 03 E3C7 86 30 E3C9 DE 4F E3CB 1A 50 Recherche du ma 25C C6 38 E3CF E7 84 E3D1 10 8E 17 00 E3D5 31 3F E3D7 27 3A E3D9 E6 84 E3DB C5 01 E3DD 27 F6 E3DF E6 03 Repérage du num E3E1 C6 28 E3E3 E7 84 E3E5 E6 84 E3E7 2A FC E3E9 E6 03 E3EB D1 4B E3ED 26 21 Repérage du num E3E1 C6 28 E3EB D1 4B E3ED 26 21 Repérage du num E3E1 E6 84 E3E7 2A FC E3E9 E6 03 E3EB D1 4B E3ED 26 21 Repérage du num E3E1 E6 84 E3E7 2A FC E3E9 E6 84	STB ,X RTS ,X RTS	Passage en mode   "synchro"   Caractère de synchro   à rechercher   Compteur de recherche   Ptr buffer de secteur   Gel des interruptions   Passe en   "lecture synchro"   Compteur de recherche   Si fin de décomptage, sort avec erreur   Lit status opération   Si pas de synchro, boucle   Reset status   Passe en   "Lecture données"   Attend fin de   transmission   Lit le caractère   Si piste incorrecte, recherche suivante   Attend fin de   transmission   Lit le caractère   Attend fin de   transmission   Lit le caractère   Lit status   Lit le caractère   Lit sier   Li
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E326 2A FC E328 E6 C0 E32A E7 03 E32C 4A E32D 26 F5 Ecriture du CRC E33F E6 84 E331 2A FC E333 35 04 E335 E7 03 E337 43 E338 26 F5 Clôture du secte E33A E6 84 E332 2A FC E33A E7 E33A E6 84 E33C 2A FC E33B E6 60 E33A E6 84 E33C 2A FC E33B E6 F0 E33B E6 E7 E33B E6 E7 E33B E6 E7 E33B E6 E8 E33B E6 E7 E33B E6 E8 E33B E6 E	BPL LDB STD LDB STD LDB STD LDB BPL LDB BPL LDB BPL LDB BPL LDB BPL COMA BNE COMA BNE CUM STB LDB BPL CLB BPL LDB BPL LDB BPL CLR LDB BPL LDB BPL LDB BPL LDB BPL LDB BPL LDB BPL CLR LDB BPL CLR LDB BPL E du sec LDB STB LDB BPL BPL BPL BPL BPL BPL BPL BPL BPL BP	\$830F #\$FBC7 \$03,X ple densité #\$FF ,X \$831A ,U+ \$03,X \$87F ,X \$8324 \$03,X \$8324 \$68 \$03,X \$832F B \$03,X \$832F B \$03,X \$832F be densité ,X \$833A \$03,X \$8340 teur simple densi #\$20 ,X	transmission   Passe en mode "synchro"     et écrit marquage   Passe en mode "données"     Attend fin de     transmission     Lit premier caractère     Enregistre premier caractère     27 caractères restants     Attend fin de     transmission     Lit le caractère     Sauve le caractère     Pour tout     le secteur     Attend fin de     transmission     Kécupère CRCHigh/Low     Sauve CRCHigh/Low     Sauve CRCHigh/Low     Sauve CRCHigh/Low     Sauve CRCHigh/Low     Sauve CRCHigh/Low     Attend fin de     transmission     Ecrit un mot à 0     Attend fin de     transmission     Passe en mode     lecture données     Attend fin de     transmission     Lé     Passe en mode     lecture données     Attend fin de     transmission	E3BC E7 84 E3BE 39  Recherche du se 23BE 86 C7 E3C1 A7 04 E3C3 86 FE E3C5 A7 03 E3C7 86 30 E3C9 DE 4F E3CB 1A 50 Recherche du ma 25CD C6 38 E3CF E7 84 E3D1 10 8E 17 00 E3D5 31 3F E3D7 27 3A E3D9 E6 84 E3D1 C5 01 E3DD 27 F6 E3DF E6 03 Repérage du num E3E1 C6 28 E3E3 E7 84 E3E5 E6 84 E3E5 E6 84 E3E5 26 C1 E3E9 E6 03 E3EB D1 4B E3ED 26 21 Repérage du num E3EF E6 84 E3E7 2A FC E3E9 E6 03 E3EB D1 4B E3EB D1 4B E3EB D1 4B E3EF 26 E6 84 E3F3 E6 603 E3F3 E6 603 E3F5 E6 84 E3F3 E6 603 E3F5 E6 84 E3F3 E6 84 E3F3 E6 84	STB ,X RTS	Passage en mode   "synchro"   Caractère de synchro   à rechercher   Compteur de recherche   Ptr buffer de secteur   Gel des interruptions   Passe en   "lecture synchro"   Compteur de recherche   Si fin de décomptage,   sort avec erreur   Lit status opération   Si pas de synchro,   boucle   Reset status   Passe en   "Lecture données"   Attend fin de transmission   Lit le caractère   Si piste incorrecte,   recherche suivante   Attend fin de transmission   Attend fin de transm
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E326 2A FC E328 E6 C0 E328 E7 E329 E7 E331 2A FC E333 35 04 E331 2A FC E333 E7 E337 E7 E338 E7 E339 E7	BPL LDB LDA BPL LDA BPL LDA BPL LDA BPL LDB BPL LDB BPL LDB BPL LDB BPL LDB BPL LDB BPL COMB BPL LDB COMA	\$830F #\$FBC7 \$03,X ple densité #\$FF ,X \$831A ,U+ \$03,X #\$7F ,X \$8324 ,U+ \$03,X \$8324 \$68s ,X \$832F B \$03,X \$832F B \$03,X \$834 \$00,X \$00,X	transmission Passe en mode "synchro" et écrit marquage  Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission Lit le caractère Sauve le caractère Pour tout le secteur  Attend fin de transmission Récupère CRCHigh/Low Sauve CRCHigh/Low Si pas deuxième passe, boucle  Attend fin de transmission Ecrit un mot à 0 Attend fin de transmission te Passe en mode "lecture données" Attend fin de transmission te Passe en mode "lecture données" Attend fin de transmission Lit le caractère à perte 2 fois de	E3BC E7 84 E3BE 39  Recherche du se 23BF 86 C7 E3C1 A7 04 E3C3 86 FE E3C5 A7 03 E3C7 86 30 E3C9 DE 4F E3CB 1A 50 Recherche du ma 25C7 E3C1 20 20 20 20 20 20 20 20 20 20 20 20 20	STB ,X RTS RTS ,X RTS RTS ,X RTS STA \$04,X LDA #\$FE STA \$03,X LDU \$4F ORCC #\$50 RTQUAGE d'identification LDB #\$38 STB ,X LDY #\$1700 LEAY -\$01,Y BEQ \$2413 LDB ,X BITB #\$01 BEQ \$23D5 LDB \$03,X Méro de piste LDB #\$28 STB ,X LDB ,X BPL \$28 STB ,X LDB ,X BPL \$2410 Méro de secteur LDB ,X	Passage en mode   "synchro"   Caractère de synchro   à rechercher   Compteur de recherche   Ptr buffer de secteur   Gel des interruptions   Passe en   "lecture synchro"   Compteur de recherche   Si fin de décomptage, sort avec erreur   Lit status opération   Si pas de synchro, boucle   Reset status   Passe en   "Lecture données"   Attend fin de   transmission   Lit le caractère   Si piste incorrecte, recherche suivante   Attend fin de   transmission   Lit le caractère   Si pas 0, recherche suivante   Attend fin de   Attend fin de   La passion   Lit le caractère   Si pas 0, recherche suivante   Attend fin de   Att
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E326 2A FC E328 E6 C0 E32A E7 03 E32C 4A E32D 26 F5 Ecriture du CRC E32F E6 84 E331 2A FC E333 35 04 E335 E7 03 E337 43 E338 26 F5 Clôture du secte E33A E6 84 E33C 2A FC E33B 26 F5 Clôture du secte E33A E6 84 E33C 2A FC E33B 6F 03 E34C E6 03 E34C E6 84 E34C E6 03 E34C E6 84 E34C E6 03 E34E E7 84 E34C E6 03 E34E E6 84	BPL LDB STD LDB STD LDB BPL LDB BPL LDB BPL LDB BPL LDB BPL LDB BPL COMA BNE LDB BPL CLB BPL LDB BPL E du sec LDB STB LDB BPL	\$830F #\$FBC7 \$03,X ple densité #\$FF ,X \$831A ,U+ \$03,X \$837F ,X \$8324 \$68 \$03,X \$832F B \$03,X \$832F Be densité ,X \$833A \$03,X \$8340 teur simple densi #\$20 ,X \$8340 \$834	transmission Passe en mode "synchro" et écrit marquage  Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission Lit le caractère Sauve le caractère Pour tout le secteur  Attend fin de transmission Récupère CRCHigh/Low Sauve CRCHigh/Low Si pas deuxième passe, boucle  Attend fin de transmission Ecrit un mot à 0 Attend fin de transmission Errit un mot à 0 Attend fin de transmission Lé Passe en mode "lecture données" Attend fin de transmission Lit le caractère à perte 2 fois de suite	E3BC E7 84 E3BE 39  Recherche du se 23BF 86 C7 E3C1 A7 04 E3C3 86 FE E3C5 A7 03 E3C7 86 30 E3C9 DE 4F E3CB 1A 50 Recherche du ma 25CD C6 38 E3CF E7 84 E3D1 10 8E 17 00 E3D5 31 3F E3D7 27 3A E3D9 E6 84 E3D1 C5 01 E3DD 27 F6 E3DF E6 03 Repérage du num 25E7 E6 84 E3E3 E6 84 E3E3 E7 84 E3E3 E6 84 E3E3 E7 84 E3E5 E6 84 E3E5 E6 84 E3E7 2A FC E3E9 E6 03 E3EB D1 4B E3ED 26 21 Repérage du num 25E7 E6 84 E3F1 2A FC E3F3 E6 84 E3F1 2A FC E3F3 E6 03 E3F5 26 19 E3F7 E6 84 E3F7 26 84 E3F7 E6 84 E3F7 E6 84 E3F7 E6 84	STB ,X RTS	Passage en mode   "synchro"   Caractère de synchro à rechercher Compteur de recherche Ptr buffer de secteur Gel des interruptions   Passe en   "lecture synchro" Compteur de recherche   Si fin de décomptage, sort avec erreur Lit status opération   Si pas de synchro, boucle   Reset status   Passe en   "Lecture données"   Attend fin de transmission Lit le caractère   Si piste incorrecte, recherche suivante   Attend fin de transmission Lit le caractère Si piste incorrecte, recherche suivante   Attend fin de transmission Lit le caractère Si pas 0, recherche suivante   Attend fin de transmission Lit le caractère Si pas 0, recherche suivante   Attend fin de transmission Lit de
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E326 2A FC E328 E6 C0 E32A E7 03 E32C 4A E32D 26 F5 Ecriture du CRC E32F E6 84 E331 2A FC E331 2A FC E333 5 04 E335 E7 03 E337 43 E337 43 E338 E6 C0 E33A E6 84 E331 2A FC E33B E6 F5 Clôture du secte E33A E6 84 E33C 2A FC E33B E6 03 E34C E6 63 E34E 34 E34E 26 F7 E34C E6 63 E34E 43 E34F 26 F7 E351 32 7E	BPL LDD STD LOR STD LDB LDA BPL LDA LDB BPL LDB BPL LDB BPL LDB STB DECA BNE de donn LDB BPL CCM BNE LDB BPL LDB LDB LDB LDB LDB LDB BPL LDB LDB LDB LDB LDB LDB LDB LDB LDB LD	\$830F #\$FBC7 \$03,X ple densité #\$FF ,X \$831A ,U+ \$03,X \$7F ,X \$8324 ,U+ \$03,X \$8324 ,X \$832F B \$03,X \$832F B \$03,X \$832F le densité ,X \$833A \$03,X \$8340 teur simple densi #\$20 ,X \$8340 \$	transmission Passe en mode "synchro" et écrit marquage  Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission Lit le caractère Sauve le caractère Pour tout le secteur  Attend fin de transmission Récupère CRCHigh/Low Sauve CRCHigh/Low Si pas deuxième passe, boucle  Attend fin de transmission Ecrit un mot à 0 Attend fin de transmission té Passe en mode "lecture données" Attend fin de transmission ti Lit le caractère à perte 2 fois de suite Rétablit la pile	E3BC E7 84 E3BE 39  Recherche du se 23BF 86 C7 E3C1 A7 04 E3C3 86 FE 23C5 A7 03 E3C7 86 30 E3C9 DE 4F 23CD C6 38 E3CF E7 84 E3D1 10 8E 17 00 E3DD 5 31 3F 23D7 27 3A E3D9 E6 84 E3DB C5 01 E3DD E6 84 E3DB C5 01 E3DD 27 F6 E3DF E6 03 Repérage du num E3E1 C6 28 E3E3 E7 84 E3E5 E6 84 E3E7 2A FC E3E9 E6 03 E3EF E6 84 E3E7 2A FC E3E8 D6 01 E3E7 E6 84	STB ,X RTS ,X RTS	Passage en mode   "synchro"   Caractère de synchro   à rechercher   Compteur de recherche   Ptr buffer de secteur   Gel des interruptions   Passe en   "lecture synchro"   Compteur de recherche   Si fin de décomptage,   sort avec erreur   Lit status opération   Si pas de synchro,   boucle   Reset status   Passe en   "Lecture données"   Attend fin de transmission   Lit le caractère   Si piste incorrecte,   recherche suivante   Attend fin de transmission   Lit le caractère
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FB E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E326 2A FC E328 E6 C0 E32A E7 03 E32C 4A E32D 26 F5 Ecriture du CRC E33B 2A FC E3B 2B	BPL LDB LDA BPL LDA BPL LDA BPL LDB BPL BPL BPL BPL BPL BPL BPL BPL BPL BP	\$830F #\$FBC7 \$03,X ple densité #\$FF ,X \$831A ,U+ \$03,X #\$7F ,X \$8324 ,U+ \$03,X \$8324 ,U+ \$03,X \$832F B \$03,X \$832F B \$03,X \$832F B \$03,X \$834 ,X \$844 ,X \$844 ,X \$844 ,X \$844 ,X \$844 ,X \$844 ,X \$844 ,X \$844 ,X \$844 ,X \$844 ,X \$844 ,X \$844 ,X ,X ,X ,X ,X ,X ,X ,X ,X ,X ,X ,X ,X	transmission Passe en mode "synchro" et écrit marquage  Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission Lit le caractère Sauve le caractère Pour tout le secteur  Attend fin de transmission Récupère CRCHigh/Low Sauve CRCHigh/Low Si pas deuxième passe, boucle  Attend fin de transmission Ecrit un mot à 0 Attend fin de transmission Ecrit un mot à 0 Attend fin de transmission Lé Passe en mode "lecture données" Attend fin de transmission Lit le caractère à perte 2 fois de suite Rétablit la pile Temporisation	E3BC E7 84 E3BE 39  Recherche du se 23BF 86 C7 E3C1 A7 04 E3C3 86 FE E3C5 A7 03 E3C7 86 30 E3C9 DE 4F E3CB 1A 50 Recherche du ma 25C C6 38 E3CF E7 84 E3D1 10 8E 17 00 E3D5 31 3F E3D7 27 3A E3D9 E6 84 E3DB C5 01 E3DD 27 F6 E3DF E6 03 Repérage du num 25EF E6 84 E3E3 E7 2A FC E3E9 E6 84 E3E1 C6 28 E3E3 E6 84 E3E5 26 84 E3E7 2A FC E3E9 E6 84 E3E7 E6 84	STB ,X RTS ,X RTS ,X RTS	Passage en mode   "synchro"   Caractère de synchro à rechercher Compteur de recherche Ptr buffer de secteur Gel des interruptions   Passe en   "lecture synchro" Compteur de recherche   Si fin de décomptage, sort avec erreur Lit status opération   Si pas de synchro, boucle   Reset status   Passe en   "Lecture données"   Attend fin de transmission Lit le caractère   Si piste incorrecte, recherche suivante   Attend fin de transmission Lit le caractère Si piste incorrecte, recherche suivante   Attend fin de transmission Lit le caractère Si pas 0, recherche suivante   Attend fin de transmission Lit le caractère Si pas 0, recherche suivante   Attend fin de transmission Lit de
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E326 2A FC E328 E6 C0 E32A E7 03 E32C 4A E32D 26 F5 Ecriture du CRC E32F E6 84 E331 2A FC E331 2A FC E333 5 04 E335 E7 03 E337 43 E338 26 F5 C1ôture du secte E33A E6 84 E33C E7 B4 E34C E6 C0 E34C E7 B4 E34B E6 84 E34B E7 B4 E34B E6 84 E34B E7 B4 E34B E6 84 E34B E7 B4 E35B E7 B4	BPL LDD STD LOR STD LDB LDA BPL LDA LDB BPL LDB BPL LDB BPL LDB STB COMA BNE LUB BPL LDB LDB LDB LDB LDB LDB LDB LDB LDB LD	\$830F #\$FBC7 \$03,X ple densité #\$FF ,X \$831A ,U+ \$03,X \$7F ,X \$8324 ,U+ \$03,X \$8324 ,U+ \$03,X \$832F B \$03,X \$832F B \$03,X \$832F B \$03,X \$8340 teur simple densi #\$20 ,X \$8340	transmission Passe en mode "synchro" et écrit marquage  Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission Lit le caractère Sauve le caractère Pour tout le secteur  Attend fin de transmission Récupère CRCHigh/Low Sauve CRCHigh/Low Si pas deuxième passe, boucle  Attend fin de transmission Ecrit un mot à 0 Attend fin de transmission Ecrit un mot à 0 Attend fin de transmission té Passe en mode "lecture données" Attend fin de transmission Lit le caractère à perte 2 fois de suite Rétablit la pile Temporisation  Si pas de vérification	E3BC E7 84 E3BE 39  Recherche du se 23BF 86 C7 E3C1 A7 04 E3C3 86 FE 23C5 A7 03 E3C7 86 30 E3C9 DE 4F 23C5 A7 03 E3C7 86 30 E3C9 DE 4F 23C5 A7 03 E3C7 86 30 E3C9 DE 4F 23C5 A7 03 E3C9 DE 4F 25 A7 03 E3C9 DE 4F 25 A7 04 E3C9 DE 4F 25 A7 04 E3C9 DE 4F 25 A7 05 E3C9 DE 4F	STB	Passage en mode   "synchro"   Caractère de synchro   à rechercher   Compteur de recherche Ptr buffer de secteur Gel des interruptions   Passe en   "lecture synchro"   Compteur de recherche   Si fin de décomptage, sort avec erreur Lit status opération   Si pas de synchro, boucle   Reset status   Passe en   "Lecture données"   Attend fin de transmission   Lit le caractère   Si piste incorrecte, recherche suivante   Attend fin de transmission   Lit le caractère   Si pas 0, recherche suivante   Attend fin de transmission   Lit le caractère   Si pas 0, recherche suivante   Attend fin de transmission   Lit le caractère   Si pas 0, recherche suivante   Si secteur incorrect, recherche suivante   Si secteur incorrect, recherche suivante   Si secteur incorrect, recherche suivante
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E326 2A FC E328 E6 C0 E32A E7 03 E32C 4A E32D 26 F5 Ecriture du CRC E33F E6 84 E331 2A FC E333 35 04 E335 E7 03 E337 43 E338 26 F5 Clôture du secte E33A E6 84 E33C 2A FC E33A E6 84 E33C 2A FC E33B E6 C0 E33A E6 84 E33C 2A FC E33B E6 C0 E33A E6 84 E33C E7 E33A E6 84 E33C E7 E33A E6 84 E33A E7 E33B E6 B7 E33B E7 E33B E7 E33B E7 E33B E7 E33B E8 E	BPL LDD STD LOR LDB LDA BPL LDA BPL LDB STB DECA BNE de donn LDB BPL BPL BPL BPL BPL BPL BPL BPL BPL BP	\$830F #\$FBC7 \$03,X ple densité #\$FF ,X \$831A ,U+ \$03,X #\$7F ,X \$8324 ,U+ \$03,X \$8324 \$688 \$689 ,X \$832F le densité ,X \$833A \$03,X ,X \$8340 teur simple densi #\$20 ,X \$8348 \$03,X \$8348 \$03,X \$8349 \$8349 \$8349 \$8349 \$8349 \$8349 \$8349 \$8349 \$8349 \$8349 \$8348 \$83	transmission Passe en mode "synchro" et écrit marquage  Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission Lit le caractère Sauve le caractère Pour tout le secteur  Attend fin de transmission Récupère CRCHigh/Low Sauve CRCHigh/Low Si pas deuxième passe, boucle  Attend fin de transmission Ecrit un mot à 0 Attend fin de transmission te Passe en mode "lecture données" Attend fin de transmission te Passe en mode "lecture données" Attend fin de transmission Lit le caractère à perte 2 fois de suite Rétablit la pile Temporisation  Si pas de vérification demandée, sort	E3BC E7 84 E3BE 39  Recherche du se 23BF 86 C7 E3C1 A7 04 E3C3 86 FE E3C5 A7 03 E3C7 86 30 E3C9 DE 4F E3CB 1A 50 Recherche du ma 25C7 E3C1 27 86 30 E3C7 E7 84 E3D1 10 8E 17 00 E3D5 31 3F E3D7 27 3A E3D9 E6 84 E3DB C5 01 E3DD 27 F6 E3DF E6 03 Repérage du num E3E1 C6 28 E3E3E 56 84 E3E5 E6 84 E3E7 2A FC E3E9 E6 03 E3EB D1 4B E3ED 26 21 Repérage du num E3E7 2A FC E3F3 E6 03 E3F5 26 19 Repérage du num E3E7 2A FC E3F3 E6 84 E3F1 2A FC E3F3 E6 84 E3F7 2A FC E3F3 E6 03 E3F5 26 19 Repérage du num E3F7 E6 84 E3F7 2A FC E3F8 E6 03 E3F5 26 19 Repérage du num E3F7 E6 84 E3F9 2A FC E3F8 E6 03 E3FF 26 07 E3FF 26 07 E3F8 E6 08 E3FF 26 07 E3FF 26 08 E3FF 26 07 E3FF 26 07 E3FF 26 08 E3FF 26 07 E3FF 26 08 E3F	STB ,X RTS ,X RTS RTS ,X RTS STA \$04,X LDA #\$FE STA \$03,X LDA #\$FE STA \$03,X LDU \$4F ORCC #\$50 RTQUAGE d'identification LDB #\$38 STB ,X LDY #\$1700 LEAY -\$01,Y BEQ \$2413 LDB ,X BITB #\$01 BEQ \$23D5 LDB \$03,X méro de piste LDB #\$28 STB ,X LDB ,X BPL \$23E5 LDB ,X BPL \$23E5 LDB ,X BPL \$23E5 LDB SO3,X CMPB \$44 BNE \$410 méro de face (toujours LDB ,X BPL \$23EF LDB SO3,X BNE \$2410 méro de secteur LDB ,X BPL \$23EF LDB SO3,X BNE \$2410 méro de secteur LDB ,X BPL \$23EF LDB \$03,X CMPB \$44 BNE \$4410 méro de secteur LDB ,X BPL \$23EF LDB \$03,X CMPB \$44 BNE \$4410 Mêro de secteur LDB \$03,X BNE \$4410 Mêro de secteur LDB \$03,X CMPB \$440 BNE \$4410 BN	Passage en mode   "synchro"   Caractère de synchro   à rechercher Compteur de recherche Ptr buffer de secteur Gel des interruptions   Passe en   "lecture synchro" Compteur de recherche   Si fin de décomptage, sort avec erreur Lit status opération   Si pas de synchro, boucle   Reset status   Passe en   "Lecture données"   Attend fin de transmission Lit le caractère   Si piste incorrecte, recherche suivante   Attend fin de transmission Lit le caractère   Si pas 0, recherche suivante   Attend fin de transmission Lit le caractère   Si pas 0, recherche suivante   Attend fin de transmission Lit le caractère   Si secteur incorrect, recherche suivante   Attend fin de transmission Lit le caractère   Si secteur incorrect, recherche suivante   Attend fin de   Attend fin de transmission Lit le caractère   Si secteur incorrect, recherche suivante   Attend fin de   Attend fin d
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E326 2A FC E328 E6 C0 E32A E7 03 E32C 4A E32D 26 F5 Ecriture du CRC E32F E6 84 E331 2A FC E331 2A FC E333 5 04 E335 E7 03 E337 43 E338 26 F5 C1ôture du secte E33A E6 84 E33C E7 B4 E34C E6 C0 E34C E7 B4 E34B E6 84 E34B E7 B4 E34B E6 84 E34B E7 B4 E34B E6 84 E34B E7 B4 E35B E7 B4	BPL LDD STD LOR STD LDB LDA BPL LDA LDB BPL LDB BPL LDB BPL LDB STB COMA BNE LUB BPL LDB LDB LDB LDB LDB LDB LDB LDB LDB LD	\$830F #\$FBC7 \$03,X ple densité #\$FF ,X \$831A ,U+ \$03,X \$7F ,X \$8324 ,U+ \$03,X \$8324 ,U+ \$03,X \$832F B \$03,X \$832F B \$03,X \$832F B \$03,X \$8340 teur simple densi #\$20 ,X \$8340	transmission Passe en mode "synchro" et écrit marquage  Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission Lit le caractère Sauve le caractère Pour tout le secteur  Attend fin de transmission Récupère CRCHigh/Low Sauve CRCHigh/Low Si pas deuxième passe, boucle  Attend fin de transmission Ecrit un mot à 0 Attend fin de transmission Ecrit un mot à 0 Attend fin de transmission té Passe en mode "lecture données" Attend fin de transmission Lit le caractère à perte 2 fois de suite Rétablit la pile Temporisation  Si pas de vérification	E3BC E7 84 E3BE 39  Recherche du se 23BF 86 C7 E3C1 A7 04 E3C3 86 FE 23C5 A7 03 E3C7 86 30 E3C9 DE 4F 23C5 A7 03 E3C7 86 30 E3C9 DE 4F 23C5 A7 03 E3C7 86 30 E3C9 DE 4F 23C5 A7 03 E3C9 DE 4F 25 A7 03 E3C9 DE 4F 25 A7 04 E3C9 DE 4F 25 A7 04 E3C9 DE 4F 25 A7 05 E3C9 DE 4F	STB	Passage en mode   "synchro"   Caractère de synchro   à rechercher   Compteur de recherche Ptr buffer de secteur Gel des interruptions   Passe en   "lecture synchro"   Compteur de recherche   Si fin de décomptage, sort avec erreur Lit status opération   Si pas de synchro, boucle   Reset status   Passe en   "Lecture données"   Attend fin de transmission   Lit le caractère   Si piste incorrecte, recherche suivante   Attend fin de transmission   Lit le caractère   Si pas 0, recherche suivante   Attend fin de transmission   Lit le caractère   Si pas 0, recherche suivante   Attend fin de transmission   Lit le caractère   Si pas 0, recherche suivante   Si secteur incorrect, recherche suivante   Si secteur incorrect, recherche suivante   Si secteur incorrect, recherche suivante
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E326 2A FC E328 E6 C0 E328 E7 E329 E7 E331 2A FC E333 35 04 E331 2A FC E333 E7 E331 E7 E331 E8 E331 E7 E331 E8 E331 E8 E331 E8 E332 E8 E333 E8 E334 E8 E335 E7	BPL LDD LDA BPL LDA BPL LDA BPL LDB BPL BPL BPL BPL BPL BPL BPL BPL BPL BP	\$830F #\$FBC7 \$03,X ple densité #\$FF ,X \$831A ,U+ \$03,X #\$7F ,X \$8324 ,U+ \$03,X \$8324 \$688 \$689 ,X \$832F le densité ,X \$833A \$03,X ,X \$8340 teur simple densi #\$20 ,X \$8348 \$8348 \$93,X \$8348 \$83	transmission Passe en mode "synchro" et écrit marquage  Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission Lit le caractère Pour tout le secteur  Attend fin de transmission Récupère CRCHigh/Low Sauve CRCHigh/Low Si pas deuxième passe, boucle  Attend fin de transmission Ecrit un mot à 0 Attend fin de transmission Ecrit un mot à 0 Attend fin de transmission Lé Passe en mode "lecture données" Attend fin de transmission Lé Ecrit un fin de transmission Lé Erit un mot à 0 Attend fin de transmission Lé Erit un fin de transmission Lé Erit un fin de transmission Lé Erit un fin de transmission Lit le caractère à perte 2 fois de suite Rétablit la pile Temporisation  Si pas de vérification demandée, sort Activation du lecteur	E3BC E7 84 E3BE 39  Recherche du se 23BF 86 C7 E3C1 A7 04 E3C3 86 FE E3C5 A7 03 E3C7 86 30 E3C9 DE 4F E3CB 1A 50 Recherche du ma 25C7 E3C1 A7 04 E3C3 86 FE E3C5 A7 03 E3C7 E7 86 30 E3C9 DE 4F E3CB 1A 50 Recherche du ma 25C7 E3D5 31 3F E3D7 27 3A E3D9 E6 84 E3DB C5 01 E3DD 27 F6 E3DF E6 03 Repérage du num E3E1 C6 28 E3E3 E7 2A FC E3E9 E6 03 E3EB D1 4B E3ED 26 21 Repérage du num E3E7 E6 84 E3F1 2A FC E3F3 E6 03 E3F5 26 19 Repérage du num E3F7 E6 84 E3F1 2A FC E3F3 E6 03 E3F5 26 19 Repérage du num E3F7 E6 84 E3F1 2A FC E3F3 E6 03 E3F5 26 19 Repérage du num E3F7 E6 84 E3F1 2A FC E3F3 E6 03 E3F5 26 19 Repérage du num E3F7 E6 84 E3F9 2A FC E3F3 E6 03 E3F5 26 19 Repérage de la E401 E6 84 E403 2A FC E405 E6 03 E407 26 07	STB ,X RTS ,X RTS	Passage en mode   "synchro"   Caractère de synchro   à rechercher Compteur de recherche Ptr buffer de secteur Gel des interruptions   Passe en   "lecture synchro" Compteur de recherche   Si fin de décomptage, sort avec erreur Lit status opération   Si pas de synchro, boucle   Reset status   Passe en   "Lecture données"   Attend fin de transmission Lit le caractère   Si piste incorrecte, recherche suivante   Attend fin de transmission Lit le caractère   Si pas 0, recherche suivante   Attend fin de transmission Lit le caractère   Si secteur incorrect, recherche suivante   Attend fin de transmission Lit le caractère   Si secteur incorrect, recherche suivante   Attend fin de transmission Lit le caractère   Si secteur incorrect, recherche suivante   Attend fin de transmission Lit le caractère   Si pas 0, recherche suivante   Attend fin de transmission Lit le caractère   Si pas 0, recherche suivante   Attend fin de transmission Lit le caractère   Si pas 0, recherche suivante   Attend fin de transmission Lit le caractère   Si pas 0, recherche suivante
E311 2A FC E313 CC FB C7 E316 ED 03 Ecriture du sect E318 C6 FF E31A A6 84 E31C 2A FC E31E A6 C0 E320 ED 03 E322 86 7F E324 E6 84 E326 2A FC E328 E6 C0 E320 E7 E321 E7 03 E322 A7 E321 E6 84 E331 2A FC E331 5 F7 E34 E6 84 E341 2A FC E333 E6 84 E334 E6 84 E342 2A FC E33E 6F 03 E34G E6 84 E34C E7 E35E 84 E34B E6 84 E34C E7 E35E 85 E34C E6 C2 E34C E6 C3 E34E C6 C3 E34E C7 E35E C7	BPL LDD LDA BPL LDA BPL LDA BPL LDB BPL BPL BPL BPL BPL BPL BPL BPL BPL BP	\$830F #\$FBC7 \$03,X ple densité #\$FF ,X \$831A ,U+ \$03,X #\$7F ,X \$8324 ,U+ \$03,X \$8324 \$688 \$689 ,X \$832F le densité ,X \$833A \$03,X ,X \$8340 teur simple densi #\$20 ,X \$8348 \$93,X \$8348 \$93,X \$8348 \$8348 \$93,X \$8348 \$8348 \$93,X \$9348 \$93	transmission Passe en mode "synchro" et écrit marquage  Passe en mode "données" Attend fin de transmission Lit premier caractère Enregistre premier caractère 127 caractères restants Attend fin de transmission Lit le caractère Sauve le caractère Pour tout le secteur  Attend fin de transmission Récupère CRCHigh/Low Sauve CRCHigh/Low Sauve CRCHigh/Low Si pas deuxième passe, boucle  Attend fin de transmission Ecrit un mot à 0 Attend fin de transmission té Passe en mode "lecture données" Attend fin de transmission Lit le caractère 2 fois de suite Rétablit la pile Temporisation  Si pas de vérification demandée, sort Activation du lecteur Recherche le secteur	E3BC E7 84 E3BE 39  Recherche du se 23BF 86 C7 E3C1 A7 04 E3C3 86 FE 23C5 A7 03 E3C7 86 30 E3C9 DE 4F 26 E3C5 A7 04 E3C3 B 1A 50 Recherche du ma 25C C6 38 E3CF E7 84 E3D1 10 8E 17 00 E3D5 31 3F E3D7 27 3A E3D9 E6 84 E3DB C5 01 E3DD 27 F6 E3DF E6 03 Repérage du num 25E C6 28 E3E3 E7 84 E3E3 E7 84 E3E5 E6 84 E3E7 2A FC E3E9 E6 03 E3EF E6 84 E3E7 2A FC E3E9 E6 03 E3EF E6 84 E3E7 2A FC E3F3 E6 03 E3F5 E6 84 E3F7 E6 84	STB ,X RTS ,X RTS	Passage en mode   "synchro"   Caractère de synchro   à rechercher Compteur de recherche Ptr buffer de secteur Gel des interruptions   Passe en   "lecture synchro" Compteur de recherche   Si fin de décomptage, sort avec erreur Lit status opération   Si pas de synchro, boucle   Reset status   Passe en   "Lecture données"   Attend fin de transmission Lit le caractère   Si piste incorrecte, recherche suivante   Attend fin de transmission Lit le caractère   Si pas 0, recherche suivante   Attend fin de transmission Lit le caractère   Si secteur incorrect, recherche suivante   Attend fin de transmission Lit le caractère   Si secteur incorrect, recherche suivante   Attend fin de transmission Lit le caractère   Si secteur incorrect, recherche suivante   Attend fin de transmission Lit le caractère   Lit le c

E40D A6 84	LDA ,X	I	Test de validité de la lecture	
E40F 39 Recherche du se	RTS ecteur simple densi	té suivant	E4AC E6 84 LDB ,X E4AE C5 08 BITB #\$08	Lit status opération   Si pas fin opération,
E410 4A	DECA	Recherche du	E4BO 27 FA BEQ \$E4AC	boucle
E411 26 BA E413 53	BNE \$E3CD COMB	secteur suivant Erreur dans CC	E4B2 C5 04 BITB #\$04 E4B4 26 56 BNE \$E50C	Si CRC incorrect, erreur sur les données
E414 20 F7	BRA \$E40D	Sort du programme	E4B6 20 4B BRA \$E503	Sort du programme
E416 C1 39	ensation pour doub CMPB #\$39	ie densite	Lecture d'un secteur en simple densité E4B8 17 FF 6C LBSR \$E427	Fixe la précompensation
E418 2A 05	BPL \$E41F	Si au-delà de piste 57,	E4BB 17 FF 01 LBSR \$E3BF	Recherche le secteur
E41A CC 9F 20 E41D 20 03	LDD #\$9F20 BRA \$E422	séparateur actif	E4BE 25 48 BCS \$E508 E4CO 31 23 LEAY \$03,Y	Si erreur, sort Ajuste compteur tempo
E41F CC 1F 22	LDD #\$1F22	Sinon, séparateur inactif	E4C2 17 FD 6B LBSR \$E230	Temporisation
E422 A7 07	STA \$07,X	Fixe séparateur	Recherche du début des données	I piece and a de complese
E424 E7 01 E426 39	STB \$01,X RTS	Fixe 256 mots par secteur	E4C5 C6 FB LDB #\$FB E4C7 E7 03 STB \$03,X	Fixe code de synchro à trouver
			E4C9 86 80 LDA #\$80	128 caractères à lire
Fixe la précomp E427 86 BF	ensation pour simp LDA #\$BF	le densité Séparateur actif à \$3F	E4CB C6 38 LDB #\$38 E4CD E7 84 STB ,X	Passe en mode "lecture synchro"
E429 A7 07	STA \$07,X	Fixe séparateur	E4CF 10 8E 01 00 LDY #\$0100	Compteur pour recherche
E42B 6F 01 E42D 39	CLR \$01,X RTS	Fixe 128 mots par secteur	E4D3 31 3F LEAY -\$01,Y E4D5 27 39 BEQ \$E510	Si fin du décomptage, erreur de piste
E42D 39	KIS	I	E4D7 E6 84 LDB ,X	Lit status opération
		icateur en simple densité	E4D9 C5 01 BITB #\$01	Si pas de synchro,
E42E DE 4F E430 10 8E 00 80	LDU <\$4F LDY #\$0080	Ptr buffer secteur 128 caractères à traiter	E4DB 27 F6 BEQ \$E4D3 Lecture du secteur simple densité	boucle
E434 CC BF 84	LDD #\$BF84	Valeur CRC de départ	E4DD E6 03 LDB \$03,X	Reset du status
Calcul d'un CRO E437 34 06		Empile le CDC	E4DF C6 28 LDB #\$28 E4E1 E7 84 STB ,X	Passage en mode "lecture données"
E439 A6 E4	PSHS B,A LDA ,S	Empile le CRC Lit le CRCHigh	E4E1 E7 84 STB ,X E4E3 E6 84 LDB ,X	Attend fin de
E43B A8 C0	EORA ,U+	Masque les bits sortants	E4E5 2A FC BPL \$E4E3	transmission
E43D 34 02 E43F 44	PSHS A LSRA		E4E7 E6 03 LDB \$03,X E4E9 E7 C0 STB ,U+	Charge le caractère Ecrit le caractère
E440 44	LSRA		E4EB 4A DECA	Pour tout
E441 44 E442 44	LSRA	Masque les bits entrants	E4EC 26 F5 BNE \$E4E3	le secteur
E442 44 E443 A8 E4	LSRA EORA ,S		Vérification de la validité de la lect E4EE E6 84 LDB ,X	Attend fin de
E445 A7 E4	STA ,S	1 , _	E4FO 2A FC BPL \$E4EE	transmission
E447 1F 89 E449 54	TFR A,B LSRB	Masque dans B	E4F2 E6 03 LDB \$03,X E4F4 34 04 PSHS B	Lit le CRCHigh/CRCLow Empile le CRCHigh/CRCLow
E44A 54	LSRB	Ajuste masque pour M*2^5	E4F6 43 COMA	Si pas deuxième passe,
E44B 54 E44C 48	LSRB		E4F7 26 F5 BNE \$E4EE E4F9 17 FF 32 LBSR \$E42E	boucle
E44C 48 E44D 48	ASLA ASLA	Ajuste masque	E4F9 17 FF 32 LBSR \$E42E E4FC 1E 89 EXG A,B	Calcule CRC pour les données Ajuste CRC pour comparaison
E44E 48	ASLA	pour M*2^12	E4FE 10 A3 E1 CMPD ,S++	Si CRC incorrect,
E44F 48 E450 E8 62	ASLA EORB \$02,S	   Ajuste poids fort du	E501 26 09 BNE \$E50C E503 35 01 PULS CC	erreur sur les données Rétablit CC
E452 E7 62	STB \$02,S	masque pour M*2^5	E505 6F 84 CLR ,X	Reset lecteur
E454 1F 89	TFR A,B	Poids fort pour M*2^5	E507 39 RTS	
E456 A8 62 E458 A7 61	EORA \$02,S STA \$01,S	XOR poids fort pour M*2^12 Sauve poids fort CRC	Fixe l'erreur de secteur	
E45A 58	ASLB	Poids faible pour M*2^5	E508 86 04 LDA #\$04	Code "Erreur de secteur"
E45B E8 E4 E45D E7 62	EORB ,S STB \$02,S	XOR poids faible pour M*2^1 Sauve poids faible CRC	E50A 20 06 BRA \$E512 Fixe l'erreur sur les données	Fixe l'erreur
E45F 32 61	LEAS \$01,S	Rétablit la pile	E50C 86 08 LDA #\$08	Code "Erreur sur les données"
E461 31 3F E463 26 D4	LEAY -\$01,Y BNE \$E439	Caractère	E50E 20 02 BRA \$E512 Fixe l'erreur de piste	Fixe l'erreur
E465 35 06			Fixe I effeut de piste	
	PULS A,B	suivant Récupère le CRC	E510 86 02 LDA #\$02	Code "Erreur de piste"
E467 39			Fixe l'erreur	· · · · · · · · · · · · · · · · · · ·
	PULS À,B RTS		Fixe l'erreur E512 97 4E STA <\$4E	Fixe l'erreur moniteur
Routine de lect E468 17 00 AF	PULS À,B RTS cure d'un secteur LBSR \$E51A	Récupère le CRC   Recherche la piste	Fixe l'erreur E512 97 48 STA <\$4E E514 6F 84 CLR ,X E516 35 01 PULS CC	Fixe l'erreur moniteur Reset du lecteur Rétablit le CC
Routine de lect E468 17 00 AF E46B 10 25 00 98	PULS A,B RTS cure d'un secteur LBSR \$E51A LBCS \$E507	Récupère le CRC       Recherche la piste   Si erreur, sort	Fixe l'erreur E512 97 4E STA <\$4E E514 6F 84 CLR ,X E516 35 01 PULS CC E518 43 COMA	Fixe l'erreur moniteur Reset du lecteur
Routine de lect E468 17 00 AF E46B 10 25 00 98 E46F 34 01 E471 96 58	PULS A,B RTS  Ture d'un secteur LBSR \$E51A LBCS \$E507 PSHS CC LDA <\$58	Récupère le CRC   Recherche la piste	Fixe l'erreur E512 97 48 STA <\$4E E514 6F 84 CLR ,X E516 35 01 PULS CC	Fixe l'erreur moniteur Reset du lecteur Rétablit le CC
Routine de lect E468 17 00 AF E46B 10 25 00 98 E46F 34 01 E471 96 58 E473 26 43	PULS A,B RTS  ure d'un secteur LBSR \$E51A LBCS \$E507 PSHS CC LDA \$58 BNE \$E488	Récupère le CRC  Recherche la piste Si erreur, sort Protège CC Lit densité lecteur Si simple densité, traite	Fixe l'erreur E512 97 48 E514 6F 84 CLR ,X E516 35 01 PULS CC E518 43 COMA E519 39 RTS  Routine de recherche d'une piste	Fixe l'erreur moniteur Reset du lecteur Rétablit le CC Erreur dans CC
Routine de lect E468 17 00 AF E46B 10 25 00 98 E46F 34 01 E471 96 58 E473 26 43 Lecture d'un se	PULS A,B RTS avecteur LBSR \$E51A LBCS \$E507 PSHS CC LDA \$58 BNE \$E488 ecteur en double de	Récupère le CRC  Recherche la piste Si erreur, sort Protège CC Lit densité lecteur Si simple densité, traite	Fixe l'erreur E512 97 4E STA <\$4E E514 6F 84 CLR ,X E516 35 01 PULS CC E518 43 COMA E519 39 RTS  Routine de recherche d'une piste E51A 8D 06 BSR \$E522	Fixe l'erreur moniteur Reset du lecteur Rétablit le CC Erreur dans CC  Activation du lecteur
Routine de lect E468 17 00 AF E46B 10 25 00 98 E46F 34 01 E471 96 58 E473 26 43 Lecture d'un se E475 17 FF 9E E478 C6 1B	PULS A,B RTS sure d'un secteur LBSR \$E510 LBCS \$E507 PSHS CC LDA \$58 BNE \$E4B8 scteur en double de LBSR \$E416 LDB #\$1B	Récupère le CRC  Recherche la piste Si erreur, sort Protège CC Lit densité lecteur Si simple densité, traite  Fixe la précompensation Lecture automatique	Fixe l'erreur E512 97 4E E514 6F 84 CLR ,X E516 35 01 PULS CC E518 43 COMA E519 39 RTS  Routine de recherche d'une piste E51A 8D 06 BSR \$E522 E51C 25 03 BCS \$E521 E51E 8D 22 BSR \$E542	Fixe l'erreur moniteur Reset du lecteur Rétablit le CC Erreur dans CC  Activation du lecteur Si erreur, sort Déplace les têtes
Routine de lect E468 17 00 AF E46B 10 25 00 98 E46F 34 01 E471 96 58 E473 26 43 Lecture d'un se E475 17 FF 9E E478 C6 1B E47A 17 FF 2F	PULS A, B RTS  cure d'un secteur LBSR \$E51A LBCS \$E507 PSHS CC LDA \$58 BNE \$E4B8 ceteur en double de LBSR \$E416 LDB #\$1B LBSR \$E3AC	Récupère le CRC  Recherche la piste Si erreur, sort Protège CC Lit densité lecteur Si simple densité, traite nsité  Fixe la précompensation	Fixe l'erreur E512 97 4E STA <\$4E E514 6F 84 CLR ,X E516 35 01 PULS CC E518 43 COMA E519 39 RTS  Routine de recherche d'une piste E51A 8D 06 BSR \$E522 E51C 25 03 BCS \$E521 E51E 8D 22 BSR \$E542 E520 4F CLRA	Fixe l'erreur moniteur Reset du lecteur Rétablit le CC Erreur dans CC  Activation du lecteur Si erreur, sort
Routine de lect E468 17 00 AF E46B 10 25 00 98 E46F 34 01 E471 96 58 E473 26 43 Lecture d'un se E475 17 FF 9E E478 C6 1B E47A 17 FF 2F Recherche le se E47D 86 04	PULS A,B RTS secteur LBSR \$E51A LBCS \$E507 PSHS CC LDA \$58 BNE \$E4B8 scteur en double de LBSR \$E416 LDB #\$1B LBSR \$E3AC scteur LDA \$\$94	Récupère le CRC  Recherche la piste Si erreur, sort Protège CC Lit densité lecteur Si simple densité, traite  Fixe la précompensation Lecture automatique	Fixe l'erreur E512 97 4E E514 6F 84 CLR ,X E516 35 01 PULS CC E518 43 COMA E519 39 RTS  Routine de recherche d'une piste E51A 8D 06 BSR \$E522 E51C 25 03 BCS \$E521 E51E 8D 22 BSR \$E542 E520 4F CLRA E521 39 RTS	Fixe l'erreur moniteur Reset du lecteur Rétablit le CC Erreur dans CC  Activation du lecteur Si erreur, sort Déplace les têtes
Routine de lect E468 17 00 AF E46B 10 25 00 98 E46F 34 01 E471 96 58 E473 26 43 Lecture d'un se E475 17 FF 9E E478 C6 1B E47A 17 FF 2F Recherche le se E47D 86 04 E47F 10 8E 75 00	PULS A, B RTS  cure d'un secteur LBSR \$E51A LBCS \$E507 PSHS CC LDA \$58 BNE \$E488 ccteur en double de LBSR \$E416 LDB \$\$1B LBSR \$E3AC ccteur LDA \$504 LBSR \$E3AC	Récupère le CRC  Recherche la piste Si erreur, sort Protège CC Lit densité lecteur Si simple densité, traite nsité Fixe la précompensation Lecture automatique Initialise registres disque Compteur recherche marquage Compteur pour une piste	Fixe l'erreur E512 97 4E STA <\$4E E514 6F 84 CLR ,X E516 35 01 PULS CC E518 43 COMA E519 39 RTS  Routine de recherche d'une piste E51A 8D 06 BSR \$E522 E51C 25 03 BCS \$E521 E51E 8D 22 BSR \$E542 E520 4F CLRA E521 39 RTS  Activation du lecteur	Fixe l'erreur moniteur Reset du lecteur Rétablit le CC Erreur dans CC  Activation du lecteur Si erreur, sort Déplace les têtes Pas d'erreur dans CC
Routine de lect E468 17 00 AF E46B 10 25 00 98 E46F 34 01 E471 96 58 E473 26 43 Lecture d'un se E475 17 FF 9E E478 C6 1B E47A 17 FF 2F Recherche le se E47D 86 04 E47F 10 8E 75 00 E483 31 3F	PULS A, B RTS  cure d'un secteur LBSR \$E51A LBCS \$E507 PSHS CC LDA \$58 BNE \$E416 LDB \$1B LBSR \$E416 LDB \$1B LBSR \$E3AC ceteur LDA \$504 LDY \$57500 LEAY \$7500 LEAY \$7500 LEAY \$7500	Récupère le CRC  Recherche la piste Si erreur, sort Protège CC Lit densité lecteur Si simple densité, traite nsité  Fixe la précompensation Lecture automatique Initialise registres disque  Compteur recherche marquage Compteur pour une piste   Si fin du décomptage,	Fixe l'erreur E512 97 4E E514 6F 84 CLR ,X E516 35 01 PULS CC E518 43 COMA E519 39 RTS  Routine de recherche d'une piste E51A 8D 06 BSR \$E522 E51C 25 03 BCS \$E521 E51E 8D 22 BSR \$E542 E520 4F CLRA E521 39 RTS	Fixe l'erreur moniteur Reset du lecteur Rétablit le CC Erreur dans CC  Activation du lecteur Si erreur, sort Déplace les têtes Pas d'erreur dans CC  Compteur de test
Routine de lect E468 17 00 AF E46B 10 25 00 98 E46F 34 01 E471 96 58 E473 26 43 Lecture d'un se E475 17 FF 9E E478 C6 1B E47A 17 FF 2F Recherche le se E47D 86 04 E47F 10 8E 75 00 E483 31 3F E485 10 27 00 7F	PULS A, B RTS  LURE d'un secteur LBSR \$E51A LBCS \$E507 PSHS CC LDA \$58 BNE \$E4B8 Ecteur en double de LBSR \$E416 LDB \$\$1B LBSR \$E3AC Ecteur LDA \$504 LBSR \$604 LBSR \$60	Récupère le CRC  Recherche la piste Si erreur, sort Protège CC Lit densité lecteur Si simple densité, traite nsité Fixe la précompensation Lecture automatique Initialise registres disque  Compteur recherche marquage Compteur pour une piste   Si fin du décomptage,   erreur de secteur Lit status opération	Fixe l'erreur E512 97 4E STA <\$4E E514 6F 84 CLR ,X E516 35 01 PULS CC E518 43 COMA E519 39 RTS  Routine de recherche d'une piste E51A 8D 06 BSR \$E522 E51C 25 03 BCS \$E521 E51E 8D 22 BSR \$E542 E520 4F CLRA E521 39 RTS  Activation du lecteur E522 10 8E 80 00 LDY #\$8000 E526 D6 57 LDB \$\$7	Fixe l'erreur moniteur Reset du lecteur Rétablit le CC Erreur dans CC  Activation du lecteur Si erreur, sort Déplace les têtes Pas d'erreur dans CC  Compteur de test Récupère bits de lecteur
Routine de lect E468 17 00 AF E46B 10 25 00 98 E46F 34 01 E471 96 58 E473 26 43 Lecture d'un se E475 17 FF 9E E478 C6 1B E47A 17 FF 2F Recherche le se E47D 86 04 E47F 10 8E 75 00 E483 31 3F E485 10 27 00 7F E489 E6 84 E48B C5 02	PULS A, B RTS  cure d'un secteur LBSR \$E51A LBCS \$E507 PSHS CC LDA \$58 BNE \$E488 Ecteur en double de LBSR \$F416 LDB \$\$18 LBSR \$E3AC Ecteur LDA \$\$04 LDY \$\$7500 LEAY \$\$17500 LEAY \$\$17500 LEBU \$\$18 LBSR \$\$2808 LDDY \$\$1804 LDY \$\$1804 LDY \$\$1804 LDY \$\$1804 LBSY \$	Récupère le CRC  Recherche la piste Si erreur, sort Protège CC Lit densité lecteur Si simple densité, traite nsité  Fixe la précompensation Lecture automatique Initialise registres disque  Compteur pour une piste   Si fin du décomptage,   erreur de secteur Lit status opération   Si secteur non trouvé,	Fixe l'erreur E512 97 4E STA <\$4E E514 6F 84 CLR ,X E516 35 01 PULS CC E518 43 COMA E519 39 RTS  Routine de recherche d'une piste E51A 8D 06 BSR \$E522 E51C 25 03 BCS \$E521 E51B 8D 22 BSR \$E542 E520 4F CLRA E521 39 RTS  Activation du lecteur E522 10 8E 80 00 LDY #\$8000 E526 D6 57 LDB <\$57 E528 CA 04 ORB #\$04 E52A E7 02 STB \$02,X	Fixe l'erreur moniteur Reset du lecteur Rétablit le CC Erreur dans CC  Activation du lecteur Si erreur, sort Déplace les têtes Pas d'erreur dans CC  Compteur de test Récupère bits de lecteur Stimulation
Routine de lect E468 17 00 AF E46B 10 25 00 98 E46F 34 01 E471 96 58 E473 26 43 Lecture d'un se E475 17 FF 9E E478 C6 1B E47A 17 FF 2F Recherche le se E47F 10 8E 75 00 E483 31 3F E485 10 27 00 7F E489 E6 84 E48B C5 02 E48D 27 F4 Recherche du ma	PULS A, B RTS  PULS A, B RTS  CUTE d'un secteur LBSR \$E51A LBCS \$E507 PSHS CC LDA \$58 BNE \$E4B8 Ecteur en double de LBSR \$E416 LDB \$51B LBSR \$E3AC Ecteur LDA \$504 LDY \$\$7500 LEAY \$901, Y LBEQ \$E508 LDB X BITB \$502 BEQ \$E483 Lrquage de données	Récupère le CRC  Recherche la piste Si erreur, sort Protège CC Lit densité lecteur Si simple densité, traite nsité Fixe la précompensation Lecture automatique Initialise registres disque  Compteur recherche marquage Compteur pour une piste Si fin du décomptage, erreur de secteur Lit status opération Si secteur non trouvé, boucle	Fixe l'erreur E512 97 4E STA <\$4E E514 6F 84 CLR ,X E516 35 01 PULS CC E518 43 COMA E519 39 RTS  Routine de recherche d'une piste E51A 8D 06 BSR \$E522 E51C 25 03 BCS \$E521 E51E 8D 22 BSR \$E542 E520 4F CLRA E521 39 RTS  Activation du lecteur E522 10 8E 80 00 LDY \$800 E526 D6 57 LDB \$57 E528 CA 04 ORB \$57 E528 CA 04 ORB \$504 E52A E7 02 STB \$02,X E52C C4 FB ANDB \$FFB E52E E7 02 STB \$02,X	Fixe l'erreur moniteur Reset du lecteur Rétablit le CC Erreur dans CC  Activation du lecteur Si erreur, sort Déplace les têtes Pas d'erreur dans CC  Compteur de test Récupère bits de lecteur  Stimulation du lecteur
Routine de lect E468 17 00 AF E46B 10 25 00 98 E46F 34 01 E471 96 58 E473 26 43 Lecture d'un se E478 C6 1B E47A 17 FF 9E E47A 17 FF 2F Recherche le se E47D 86 04 E47F 10 8E 75 00 E483 31 3F E485 10 27 00 7F E489 E6 84 E48B C5 02 E48D 27 F4 Recherche du ma E4FF E6 03	PULS A, B RTS \$251A LBCS \$2507 PSHS CC LDA \$58 BNE \$24B8 RCTEUR en double de LBSR \$2416 LDB #\$1B LBSR \$23AC RCTEUR LDA #\$7500 LEAY \$7500 LEAY \$7500 LEAY \$904 LDY #\$7500 LEAY \$904 LDY #\$7500 LEAY \$918 LBEQ \$2483 arquage de données LDB \$93,X	Récupère le CRC  Recherche la piste Si erreur, sort Protège CC Lit densité lecteur Si simple densité, traite  nsité  Fixe la précompensation Lecture automatique Initialise registres disque  Compteur recherche marquage Compteur pour une piste   Si fin du décomptage,   erreur de secteur Lit status opération   Si secteur non trouvé, boucle  Reset du status	Fixe l'erreur  E512 97 4E STA <\$4E  E514 6F 84 CLR ,X  E516 35 01 PULS CC  E518 43 COMA  E519 39 RTS   Routine de recherche d'une piste  E511 8D 06 BSR \$E522  E510 25 03 BCS \$E521  E51E 8D 22 BSR \$E542  E520 4F CLRA  E521 39 RTS   Activation du lecteur  E522 10 8E 80 00 LDY \$\$8000  E526 D6 57 LDB \$\$57  E528 CA 04 ORB \$\$04  E52A E7 02 STB \$\$02,X  E52C C4 FB ANDB \$\$FB  E52E E7 02 STB \$\$02,X  E530 31 3F LEAY -\$\$01,Y	Fixe l'erreur moniteur Reset du lecteur Rétablit le CC Erreur dans CC  Activation du lecteur Si erreur, sort Déplace les têtes Pas d'erreur dans CC  Compteur de test Récupère bits de lecteur Stimulation du lecteur Si fin de décomptage,
Routine de lect E468 17 00 AF E46B 10 25 00 98 E46F 34 01 E471 96 58 E473 26 43 Lecture d'un se E475 17 FF 9E E478 C6 1B E47A 17 FF 2F Recherche le se E47F 10 8E 75 00 E483 31 3F E485 10 27 00 7F E489 E6 84 E48B C5 02 E48D 27 F4 Recherche du ma	PULS A, B RTS  PULS A, B RTS  CUTE d'un secteur LBSR \$E51A LBCS \$E507 PSHS CC LDA \$58 BNE \$E4B8 Ecteur en double de LBSR \$E416 LDB \$51B LBSR \$E3AC Ecteur LDA \$504 LDY \$\$7500 LEAY \$901, Y LBEQ \$E508 LDB X BITB \$502 BEQ \$E483 Lrquage de données	Récupère le CRC  Recherche la piste Si erreur, sort Protège CC Lit densité lecteur Si simple densité, traite nsité Fixe la précompensation Lecture automatique Initialise registres disque  Compteur recherche marquage Compteur pour une piste Si fin du décomptage, erreur de secteur Lit status opération Si secteur non trouvé, boucle	Fixe l'erreur E512 97 4E STA <\$4E E514 6F 84 CLR ,X E516 35 01 PULS CC E518 43 COMA E519 39 RTS  Routine de recherche d'une piste E51A 8D 06 BSR \$E522 E51C 25 03 BCS \$E521 E51E 8D 22 BSR \$E542 E520 4F CLRA E521 39 RTS  Activation du lecteur E522 10 8E 80 00 LDY \$800 E526 D6 57 LDB \$57 E528 CA 04 ORB \$57 E528 CA 04 ORB \$504 E52A E7 02 STB \$02,X E52C C4 FB ANDB \$FFB E52E E7 02 STB \$02,X	Fixe l'erreur moniteur Reset du lecteur Rétablit le CC Erreur dans CC  Activation du lecteur Si erreur, sort Déplace les têtes Pas d'erreur dans CC  Compteur de test Récupère bits de lecteur  Stimulation du lecteur
Routine de lect E468 17 00 AF E46B 10 25 00 98 E46F 34 01 E471 96 58 E473 26 43 Lecture d'un se E475 17 FF 9E E478 C6 1B E47A 17 FF 2F Recherche le se E47D 86 04 E47F 10 8E 75 00 E483 31 3F E485 10 27 00 7F E489 E6 84 E48B C5 02 E48D 27 F4 Recherche du ma E4FF E6 03 E491 4A E492 10 27 00 7A E496 E6 84	PULS A, B RTS \$ESTA LBSR \$E51A LBCS \$E507 PSHS CC LDA \$58 BNE \$E4B8 RECEUR en double de LBSR \$E3AC RECEUR \$16 LDB #\$1B LBSR \$E3AC RECEUR \$16 LDY #\$750.07 LEAY \$01.07 LEAY \$01.07 LEAY \$01.07 LBEQ \$E508 LDB X BITB #\$02 BEQ \$E483 urquage de données LDB \$03,X DECA LBEQ \$E510 LDB X	Récupère le CRC  Recherche la piste Si erreur, sort Protège CC Lit densité lecteur Si simple densité, traite  nsité  Fixe la précompensation Lecture automatique Initialise registres disque  Compteur recherche marquage Compteur pour une piste   Si fin du décomptage,   erreur de secteur Lit status opération   Si secteur non trouvé, boucle  Reset du status   Si fin de décomptage,   erreur de piste   Attend fin de	E512 97 4E STA <\$4E E514 6F 84 CLR ,X E516 35 01 PULS CC E518 43 COMA E519 39 RTS  Routine de recherche d'une piste E51A 8D 06 BSR \$E522 E51C 25 03 BCS \$E521 E51E 8D 22 BSR \$E542 E520 4F CLRA E521 39 RTS  Activation du lecteur E522 10 8E 80 00 LDY \$\$8000 E526 D6 57 LDB \$\$57 E528 CA 04 ORB \$\$04 E52A E7 02 STB \$\$02,X E52C C4 FB ANDB \$\$FB E52E E7 02 STB \$\$02,X E530 31 3F LEAY -\$\$01,Y E532 27 08 BEQ \$\$E53C E534 E6 01 LDB \$\$01,X E536 C4 02 ANDB \$\$02	Fixe l'erreur moniteur Reset du lecteur Rétablit le CC Erreur dans CC  Activation du lecteur Si erreur, sort Déplace les têtes Pas d'erreur dans CC  Compteur de test Récupère bits de lecteur  Stimulation du lecteur  Si fin de décomptage, "Lecteur non prêt" Lit status disque Si lecteur non disponible,
Routine de lect E468 17 00 AF E46B 10 25 00 98 E46F 34 01 E471 96 58 E473 26 43 Lecture d'un se E475 17 FF 9E E478 C6 1B E47A 17 FF 2F Recherche le se E47D 86 04 E47F 10 8E 75 00 E483 31 3F E485 10 27 00 7F E489 E6 84 E48B C5 02 E48D 27 F4 Recherche du ma E46F E6 03 E491 4A E492 10 27 00 7A	PULS A,B RTS **  PULS A,B RTS **  PSTA **  LBSR \$E51A LBCS \$E517 PSHS CC LDA \$58 BNE \$E4B8  RCTS **  RCTS **  LBSR \$E416 LDB #\$1B LBSR \$E3AC  RCTS **  LDA #\$04 LDY #\$7500 LEAY -\$01,Y LBEQ \$E508 LDB X BITB \$802 BEQ \$E483  rquage de données LDB \$03,X DECA LBEQ \$E510 LDB X BPL \$E496	Récupère le CRC  Recherche la piste Si erreur, sort Protège CC Lit densité lecteur Si simple densité, traite  Recherche la précompensation Lecture automatique Initialise registres disque  Compteur recherche marquage Compteur pour une piste   Si fin du décomptage,   erreur de secteur Lit status opération   Si secteur non trouvé, boucle  Reset du status   Si fin de décomptage,   erreur de piste   Attend fin de   transmission	Fixe l'erreur  E512 97 4E STA <\$4E  E514 6F 84 CLR ,X  E516 35 01 PULS CC  E518 43 COMA  E519 39 RTS   Routine de recherche d'une piste  E51A 8D 06 BSR \$E522  E51C 25 03 BCS \$E521  E51B 8D 22 BSR \$E542  E520 4F CLRA  E521 39 RTS   Activation du lecteur  E522 10 8B 80 00 LDY #\$8000  E526 D6 57 LDB <\$57  E528 CA 04 ORB #\$04  E52A E7 02 STB \$02,X  E52C C4 FB ANDB #\$FB  E52B E7 02 STB \$02,X  E530 31 3F LEAY -\$01,Y  E532 27 08 BEQ \$E53C  E534 E6 01 LDB \$01,X  E536 C4 02 ANDB #\$02  E536 C4 02 ANDB \$02  E536 C4 02 ANDB \$02  E536 C4 02 ANDB \$02  E536 C4 02 ANDB \$03  E536 C4 02 ANDB \$03  E536 C4 02 ANDB \$03  E536 C4 02 ANDB \$52  E538 27 EC BEQ \$E526	Fixe l'erreur moniteur Reset du lecteur Rétablit le CC Erreur dans CC  Activation du lecteur Si erreur, sort Déplace les têtes Pas d'erreur dans CC  Compteur de test Récupère bits de lecteur  Stimulation du lecteur  Si fin de décomptage, "Lecteur non prêt" Lit status disque Si lecteur non disponible, test suivant
Routine de lect E468 17 00 AF E46B 10 25 00 98 E46F 34 01 E471 96 58 E473 26 43 Lecture d'un se E478 C6 1B E47A 17 FF 9E E47B C6 1B E47A 17 FF 2F Recherche le se E47D 86 04 E47F 10 8E 75 00 E483 31 3F E485 10 27 00 7F E489 E6 84 E48B C5 02 E48D 27 F4 Recherche du ma E4FF E6 03 E491 4A E492 10 27 00 7A E496 E6 84 E498 2A FC E49A E6 03 E491 2A FC E49A E6 03	PULS A, B RTS \$251A LBCS \$2507 PSHS CC LDA \$58 BNE \$24B8 RECEUR en double de LBSR \$2416 LDB \$3416 LDB \$430 LDB \$450 LDB \$450 LBAY \$570,0 LEAY \$500	Récupère le CRC  Recherche la piste Si erreur, sort Protège CC Lit densité lecteur Si simple densité, traite  Recherche la précompensation Lecture automatique Initialise registres disque  Compteur recherche marquage Compteur pour une piste   Si fin du décomptage,   erreur de secteur Lit status opération   Si secteur non trouvé, boucle  Reset du status   Si fin de décomptage,   erreur de piste   Attend fin de   transmission Lit le caractère   Si pas marquage de données,	Fixe l'erreur  E512 97 4E STA <\$4E  E514 6F 84 CLR ,X  E516 35 01 PULS CC  E518 43 COMA  E519 39 RTS   Routine de recherche d'une piste  E51A 8D 06 BSR \$E522  E51C 25 03 BCS \$E521  E51B 8D 22 BSR \$E542  E520 4F CLRA  E521 39 RTS   Activation du lecteur  E522 10 8B 80 00 LDY #\$8000  E526 D6 57 LDB <\$57  E528 CA 04 ORB #\$04  E52A E7 02 STB \$02,X  E52C C4 FB ANDB #\$FB  E52B E7 02 STB \$02,X  E530 31 3F LEAY -\$01,Y  E532 27 08 BEQ \$E53C  E534 E6 01 LDB \$01,X  E536 C4 02 ANDB #\$02  E536 C4 02 ANDB \$02  E536 C4 02 ANDB \$02  E536 C4 02 ANDB \$02  E536 C4 02 ANDB \$03  E536 C4 02 ANDB \$03  E536 C4 02 ANDB \$03  E536 C4 02 ANDB \$52  E538 27 EC BEQ \$E526	Fixe l'erreur moniteur Reset du lecteur Rétablit le CC Erreur dans CC  Activation du lecteur Si erreur, sort Déplace les têtes Pas d'erreur dans CC  Compteur de test Récupère bits de lecteur  Stimulation du lecteur  Si fin de décomptage, "Lecteur non prêt" Lit status disque Si lecteur non disponible,
Routine de lect E468 17 00 AF E46B 10 25 00 98 E46F 34 01 E471 96 58 E473 26 43 Lecture d'un se E478 C6 1B E47A 17 FF 9E E478 C6 1B E47A 17 FF 2F Recherche le se E47D 86 04 E47F 10 8E 75 00 E483 31 3F E485 10 27 00 7F E489 E6 84 E48B C5 02 E48D 27 F4 Recherche du ma E48F E6 03 E491 4A E492 10 27 00 7A E496 E6 84 E498 2A FC E49A E6 03 E49C C1 FB E49E 26 F1	PULS A,B RTS **  PULS A,B RTS **  PSHS C	Récupère le CRC  Recherche la piste Si erreur, sort Protège CC Lit densité lecteur Si simple densité, traite  Rixe la précompensation Lecture automatique Initialise registres disque  Compteur recherche marquage Compteur pour une piste   Si fin du décomptage, erreur de secteur Lit status opération   Si secteur non trouvé, boucle  Reset du status   Si fin de décomptage, erreur de piste   Attend fin de   transmission Lit le caractère   Si pas marquage de données, boucle	Fixe l'erreur E512 97 4E STA <\$4E E514 6F 84 CLR ,X E516 35 01 PULS CC E518 43 COMA E519 39 RTS  Routine de recherche d'une piste E51A 8D 06 BSR \$E522 E51C 25 03 BCS \$E521 E51B 8D 22 BSR \$E542 E520 4F CLRA E521 39 RTS  Activation du lecteur E522 10 8B 80 00 LDY #\$8000 E526 D6 57 LDB <\$57 E528 CA 04 ORB #\$04 E52A E7 02 STB \$02,X E52C C4 FB ANDB #\$FB E52B E7 02 STB \$02,X E53C C4 FB ANDB #\$FB E52B E7 02 STB \$02,X E53C 31 3F LEAY -\$01,Y E532 27 08 BEQ \$53C E534 E6 01 LDB \$01,X E536 C4 02 ANDB #\$02 E538 27 EC BEQ \$E526 E53A 4F CLRA E53B 39 RTS	Fixe l'erreur moniteur Reset du lecteur Rétablit le CC Erreur dans CC  Activation du lecteur Si erreur, sort Déplace les têtes Pas d'erreur dans CC  Compteur de test Récupère bits de lecteur  Stimulation du lecteur  Si fin de décomptage, "Lecteur non prêt" Lit status disque Si lecteur non disponible, test suivant
Routine de lect E468 17 00 AF E46B 10 25 00 98 E46F 34 01 E471 96 58 E473 26 43 Lecture d'un se E478 C6 1B E47A 17 FF 9E E47B C6 1B E47A 17 FF 2F Recherche le se E47D 86 04 E47F 10 8E 75 00 E483 31 3F E485 10 27 00 7F E489 E6 84 E48B C5 02 E48D 27 F4 Recherche du me E4FF E6 03 E491 4A E492 10 27 00 7A E496 E6 84 E498 2A FC E49A E6 03 E49C C1 FB E49E 26 F1 Lecture du sect E4A0 4F	PULS A, B RTS \$251A LBCS \$2507 PSHS CC LDA \$58 BNE \$24B8 Exteur en double de LBSR \$2416 LDB \$31B LBSR \$23AC Exteur En double de LBSR \$2508 LDB \$31B LBSR \$2508 LDB \$31B LBSQ \$2508 LDB \$31B LBSQ \$2508 LDB \$31B LBSQ \$2508 LDB \$31B LBSQ \$2508 LDB \$31B LDB \$31	Récupère le CRC  Recherche la piste Si erreur, sort Protège CC Lit densité lecteur Si simple densité, traite  Recherche la précompensation Lecture automatique Initialise registres disque  Compteur recherche marquage Compteur pour une piste Si fin du décomptage, erreur de secteur Lit status opération Si secteur non trouvé, boucle  Reset du status Si fin de décomptage, erreur de piste Attend fin de transmission Lit le caractère Si pas marquage de données, boucle  256 caractères à lire	E512 97 4E STA <\$4E E514 6F 84 CLR ,X E516 35 01 PULS CC E518 43 COMA E519 39 RTS  Routine de recherche d'une piste E518 8D 06 BSR \$E522 E51C 25 03 BCS \$E521 E51E 8D 22 BSR \$E542 E520 4F CLRA E521 39 RTS  Activation du lecteur E522 10 8E 80 00 LDY \$\$8000 E526 D6 57 LDB \$\$57 E528 CA 04 ORB \$\$04 E52A E7 02 STB \$02,X E52C C4 FFB ANDB \$\$FB E52E E7 02 STB \$02,X E530 31 3F LEAY -\$01,Y E531 27 08 BEQ \$\$E53C E534 4F CLRA E538 4F CLRA E538 39 RTS  Fixe l'erreur de lecteur E53C Rierreur de lecteur	Fixe l'erreur moniteur Reset du lecteur Rétablit le CC Erreur dans CC  Activation du lecteur Si erreur, sort Déplace les têtes Pas d'erreur dans CC  Compteur de test Récupère bits de lecteur  Stimulation du lecteur  Si fin de décomptage, "Lecteur non prêt" Lit status disque Si lecteur non disponible, test suivant Pas d'erreur dans CC  Code "Lecteur non prêt"
Routine de lect E468 17 00 AF E46B 10 25 00 98 E46F 34 01 E471 96 58 E473 26 43 Lecture d'un se E478 C6 1B E478 C6 1B E478 17 FF 2F Recherche le se E470 86 04 E47F 10 8E 75 00 E483 31 3F E485 10 27 00 7F E489 E6 84 E48B C5 02 E48D 27 F4 Recherche du ma E48F E6 03 E491 4A E492 10 27 00 7A E496 E6 84 E498 2A FC E49A E6 03 E491 C1 FB E492 C1 FB E492 C1 FB E494 E6 FI Lecture du sect E4A0 4F E4A1 E6 84	PULS A,B RTS **  PULS A,B RTS **  LURE d'un secteur LBSR \$E51A LBCS \$E507 PSHS CC LDA \$58 BNE \$E4B8  CCLURE \$E4B8  CCLURE \$E4B6  CLUB \$53AC  CCLURE \$53AC  CCLURE \$53AC  CCLURE \$53AC  CCLURE \$53AC  CCLURE \$5508  LDB \$700  LEAY \$7500  LEAY \$7500  LEAY \$510  LBEQ \$E508  LDB \$03,X  BITB \$03,X  BITB \$03,X  DECA  LBEQ \$E510  LDB \$70,X  LBEQ \$E510  LDB \$70,X  LBEQ \$2508  LDB \$70,X  LBEQ \$2500  LBEQ	Récupère le CRC  Recherche la piste Si erreur, sort Protège CC Lit densité lecteur Si simple densité, traite  Rixe la précompensation Lecture automatique Initialise registres disque  Compteur recherche marquage Compteur pour une piste   Si fin du décomptage,   erreur de secteur Lit status opération   Si secteur non trouvé, boucle  Reset du status   Si fin de décomptage,   erreur de piste   Attend fin de   transmission Lit le caractère   Si pas marquage de données, boucle  256 caractères à lire   Attend fin de	E512 97 4E STA <\$4E E514 6F 84 CLR ,X E516 35 01 PULS CC E518 43 COMA E519 39 RTS  Routine de recherche d'une piste E51A 8D 06 BSR \$E522 E51C 25 03 BCS \$E521 E51E 8D 22 BSR \$E542 E520 4F CLRA E521 39 RTS  Activation du lecteur E522 10 8E 80 00 LDY #\$8000 E526 D6 57 LDB <\$57 E528 CA 04 ORB #\$04 E52A E7 02 STB \$02,X E52C C4 FB ANDB #\$FB E52E E7 02 STB \$02,X E530 31 3F LEAY -\$01,Y E532 27 08 BEQ \$E53C E534 E6 01 LDB \$01,X E536 C4 02 ANDB #\$02 E538 C4 02 ANDB #\$02 E538 C5 C4 FB ANDB #\$7B E532 C7 OS BEQ \$E53C E534 E6 01 LDB \$01,X E536 C4 02 ANDB #\$02 E538 37 EC BEQ \$E526 E533 4F CLRA E53B 39 RTS	Fixe l'erreur moniteur Reset du lecteur Rétablit le CC Erreur dans CC  Activation du lecteur Si erreur, sort Déplace les têtes Pas d'erreur dans CC  Compteur de test Récupère bits de lecteur  Stimulation du lecteur  Si fin de décomptage, "Lecteur non prêt" Lit status disque Si lecteur non disponible, test suivant Pas d'erreur dans CC  Code "Lecteur non prêt" Ajuste la pile
Routine de lect E468 17 00 AF E46B 10 25 00 98 E46F 34 01 E471 96 58 E473 26 43 Lecture d'un se E478 C6 1B E47A 17 FF 9E E47B C6 1B E47A 17 FF 2F Recherche le se E47D 86 04 E47F 10 8E 75 00 E483 31 3F E485 10 27 00 7F E489 E6 84 E48B C5 02 E48D 27 F4 Recherche du me E4FF E6 03 E491 4A E492 10 27 00 7A E496 E6 84 E498 2A FC E49A E6 03 E49C C1 FB E49E 26 F1 Lecture du sect E4A0 4F	PULS A, B RTS \$251A LBCS \$2507 PSHS CC LDA \$58 BNE \$24B8 Exteur en double de LBSR \$2416 LDB \$31B LBSR \$23AC Exteur En double de LBSR \$2508 LDB \$31B LBSR \$2508 LDB \$31B LBSQ \$2508 LDB \$31B LBSQ \$2508 LDB \$31B LBSQ \$2508 LDB \$31B LBSQ \$2508 LDB \$31B LDB \$31	Récupère le CRC  Recherche la piste Si erreur, sort Protège CC Lit densité lecteur Si simple densité, traite  Recherche la précompensation Lecture automatique Initialise registres disque  Compteur recherche marquage Compteur pour une piste Si fin du décomptage, erreur de secteur Lit status opération Si secteur non trouvé, boucle  Reset du status Si fin de décomptage, erreur de piste Attend fin de transmission Lit le caractère Si pas marquage de données, boucle  256 caractères à lire	E512 97 4E STA <\$4E E514 6F 84 CLR ,X E516 35 01 PULS CC E518 43 COMA E519 39 RTS  Routine de recherche d'une piste E518 8D 06 BSR \$E522 E51C 25 03 BCS \$E521 E51E 8D 22 BSR \$E542 E520 4F CLRA E521 39 RTS  Activation du lecteur E522 10 8E 80 00 LDY \$8000 E526 D6 57 LDB \$57 E528 CA 04 ORB \$504 E52A E7 02 STB \$02,X E52C C4 FB ANDB \$FFB E52E E7 02 STB \$02,X E530 31 3F LEAY -\$01,Y E531 27 08 BEQ \$53C E534 46 01 LDB \$01,X E536 C4 02 ANDB \$502 E538 27 EC BEQ \$E526 E538 4F CLRA E538 39 RTS  Fixe l'erreur de lecteur E53C 86 10 LDA \$\$10 E53B 34 01 PSHS CC E540 20 D0 BRA \$E512	Fixe l'erreur moniteur Reset du lecteur Rétablit le CC Erreur dans CC  Activation du lecteur Si erreur, sort Déplace les têtes Pas d'erreur dans CC  Compteur de test Récupère bits de lecteur  Stimulation du lecteur  Si fin de décomptage, "Lecteur non prêt" Lit status disque Si lecteur non disponible, test suivant Pas d'erreur dans CC  Code "Lecteur non prêt" Ajuste la pile Fixe l'erreur
Routine de lect E468 17 00 AF E46B 10 25 00 98 E46F 34 01 E471 96 58 E473 26 43 Lecture d'un se E478 C6 1B E47A 17 FF 9E E478 C6 1B E47A 17 FF 2F Recherche le se E47D 86 04 E47F 10 8E 75 00 E483 31 3F E485 10 27 00 7F E489 E6 84 E48B C5 02 E48D 27 F4 Recherche du me E48F E6 03 E491 4A E492 10 27 00 7A E498 2A FC E49A E6 03 E491 C1 FB E49E 26 F1 Lecture du sect E4A0 4F E4A1 E6 84 E4A3 2A FC E4A5 E6 03 E4A7 E7 C0	PULS A,B RTS  PULS A,B RTS  EURE d'um secteur  LBSR \$E51A  LBCS \$E507  PSHS CC  LDA \$58  BNE \$E4B8  ECTEUR en double de  LBSR \$E416  LDB \$1B  LBSR \$E3AC  ECTEUR  LDA \$\$04  LDY \$7500  LEAY \$01,Y  LBEQ \$E508  LDB X  BITB \$02  BEQ \$E483  ETQUAGE  EURE \$03,X  EURE \$0496  LDB \$03,X  EURE \$0496  LDB \$03,X  EURE \$0496  LDB \$03,X  EURE \$0496  LDB \$03,X  EURE \$0496  EURE \$	Récupère le CRC  Recherche la piste Si erreur, sort Protège CC Lit densité lecteur Si simple densité, traite  Rixe la précompensation Lecture automatique Initialise registres disque  Compteur recherche marquage Compteur pour une piste   Si fin du décomptage,   erreur de secteur Lit status opération   Si secteur non trouvé,   boucle  Reset du status   Si fin de décomptage,   erreur de piste   Attend fin de   transmission Lit le caractère   Si pas marquage de données,   boucle  256 caractères à lire   Attend fin de   transmission Charge le caractère Ecrit le caractère	E512 97 4E STA <\$4E E514 6F 84 CLR ,X E516 35 01 PULS CC E518 43 COMA E519 39 RTS  Routine de recherche d'une piste E51A 8D 06 BSR \$E522 E51C 25 03 BCS \$E521 E51E 8D 22 BSR \$E542 E520 4F CLRA E521 39 RTS  Activation du lecteur E522 10 8E 80 00 LDY #\$8000 E526 D6 57 LDB <\$57 E528 CA 04 ORB #\$04 E52A E7 02 STB \$02,X E52A E7 02 STB \$02,X E530 31 3F LEAY -\$01,Y E532 27 08 BEQ \$E53C E534 E6 01 LDB \$01,X E536 C4 02 ANDB #\$02 E538 C4 02 ANDB #\$02 E538 C5 C4 FC BANDB #\$02 E538 C5 C4 C2 BSD \$01,X E536 C4 02 ANDB #\$02 E538 AF CLRA E53B 39 RTS  Fixe 1'erreur de lecteur E53C 86 10 PSRS CC E540 20 D0 BRA \$E512  Déplacement des têtes sur la piste dem	Fixe l'erreur moniteur Reset du lecteur Rétablit le CC Erreur dans CC  Activation du lecteur Si erreur, sort Déplace les têtes Pas d'erreur dans CC  Compteur de test Récupère bits de lecteur  Stimulation du lecteur  Si fin de décomptage, "Lecteur non prêt" Lit status disque Si lecteur non disponible, test suivant Pas d'erreur dans CC  Code "Lecteur non prêt" Ajuste la pile Fixe l'erreur
Routine de lect E468 17 00 AF E46B 10 25 00 98 E46F 34 01 E471 96 58 E473 26 43 Lecture d'un se E478 C6 1B E471 17 FF 9E E478 C6 1B E477 10 8E 75 00 E483 31 3F E485 10 27 00 7F E489 E6 84 E48B C5 02 E48D 27 F4 Recherche du ma E4FF E6 03 E491 4A E492 10 27 00 7A E496 E6 84 E498 2A FC E49A E6 03 E491 TABLE E E E E E E E E E E E E E E E E E E	PULS A,B RTS **  PULS A,B RTS **  PRIS CU LBSR \$E51A LBCS \$E507 PSHS CC LDA \$58 BNE \$E4B8  Exteur en double de LBSR \$E416 LDB #\$1B LBSR \$E3AC  Exteur LDA #\$7500 LEAY -\$01,Y LBEQ \$E508 LDB ,X BITB #\$02 BEQ \$E483  Exteur en double de LEAY \$03,X DECA LBBQ \$E508 LDB ,X BITB #\$02 BEQ \$E483  Exteur en double de LBSR \$E3AC  EARL \$04 LDB ,X BPL \$E496 LDB \$03,X  EXTEUR \$03,X	Récupère le CRC  Recherche la piste Si erreur, sort Protège CC Lit densité lecteur Si simple densité, traite  Recherche la précompensation Lecture automatique Initialise registres disque  Compteur recherche marquage Compteur pour une piste Si fin du décomptage, erreur de secteur Lit status opération Si secteur non trouvé, boucle  Reset du status Si fin de décomptage, erreur de piste Attend fin de transmission Lit le caractère Si pas marquage de données, boucle  256 caractères à lire Attend fin de transmission Charge le caractère	E512 97 4E STA <\$4E E514 6F 84 CLR ,X E516 35 01 PULS CC E518 43 COMA E519 39 RTS  Routine de recherche d'une piste E518 8D 06 BSR \$E522 E51C 25 03 BCS \$E521 E51E 8D 22 BSR \$E542 E520 4F CLRA E521 39 RTS  Activation du lecteur E522 10 8E 80 00 LDY \$8000 E526 D6 57 LDB \$57 E528 CA 04 ORB \$504 E52A E7 02 STB \$02,X E52C C4 FB ANDB \$FFB E52E E7 02 STB \$02,X E530 31 3F LEAY -\$01,Y E531 27 08 BEQ \$53C E534 46 01 LDB \$01,X E536 C4 02 ANDB \$502 E538 27 EC BEQ \$E526 E538 4F CLRA E538 39 RTS  Fixe l'erreur de lecteur E53C 86 10 LDA \$\$10 E53B 34 01 PSHS CC E540 20 D0 BRA \$E512	Fixe l'erreur moniteur Reset du lecteur Rétablit le CC Erreur dans CC  Activation du lecteur Si erreur, sort Déplace les têtes Pas d'erreur dans CC  Compteur de test Récupère bits de lecteur  Stimulation du lecteur  Si fin de décomptage, "Lecteur non prêt" Lit status disque Si lecteur non disponible, test suivant Pas d'erreur dans CC  Code "Lecteur non prêt" Ajuste la pile Fixe l'erreur

E549 E54B E54D E54F	E6 A4 96 57 D0 4B 27 18 2A 03 8A 20	LDB LDA SUBB BEQ BPL ORA NEGB	,Y <\$57 <\$4B \$E567 \$E554 #\$20	Lit position actuelle Lit bits de lecteur Retire position demandée Si = 0, sort Si > à 0, recul de la tête   Sinon, avance de la tête et valeur absolue intervalle	E564 E567 E569 E56B E56D E56F		LBSR BSR LDB STB STB RTS	\$E226 \$E570 <\$4B \$06,X ,Y	Temporisation Ptr sur position de tête Lit numéro de piste Initialise piste disque Initialise position système
E554	A7 02	STA	\$02,X	Fixe sens de déplacement		Pointeur sur pos	ition de	e la tête	
E556	8A 14	ORA	#\$14		E570	31 8D 7A DE	LEAY	>\$6052,PCR	Ptr positions têtes
E558	A7 02	STA	\$02,X	Stimulation du	E574	96 49	LDA	<\$49	Lit numéro de lecteur
E55A	84 EB	ANDA	#\$EB	déplacement pas à pas	E576	84 02	ANDA	#\$02	Ajuste offset
E55C	A7 02	STA	\$02,X		E578	31 A6	LEAY	A,Y	Ajuste ptr sur position
E561	17 FC CB 5A	LBSR DECB	\$E22C	Temporisation   Pour le nombre de	E57A	39	RTS		
E562	26 F2	BNE	\$E556	déplacements convenu					

```
Identificateur de RomDisk (IDDISK)
                                                                                                                                                     pour retour
                                                                                                     A7 8D 07 34
                                                                                                                                 >$E7D8,PCR
E000
       4D
54
44
                         FCC
FCC
                                                      Contrôleur Thomson
                                                                                              E0A0
                                                                                                                        STA
JSR
                                                                                                                                                    Commute banque ROM
                                                                                                     AD C4
1F 03
35 04
E001
                                                      FAT 160 octets
                                                                                                                                                    Exécute le programme
E002
E003
                                    "ח"
                                                      Double densité
                                                                                              E016
                                                                                                                        TFR
                                                                                                                                 Ď,Ū
                                                                                                                                                    Protège le registre D
                                                      Checksum de l'identificateur
                                                                                              E0A8
                          FCB
                                   $3A
                                                                                                                        PULS
                                                                                                                                                      Retour en
                                                                                              EOAA
                                                                                                     E7 8D 07 2A
                                                                                                                        STB
                                                                                                                                  >$E7D8,PCR
      Indirections standard sur les opérations physiques 16 00 24 LBRA $E02B Fonctions standard
                                                                                              EOAE
                                                                                                    39
                                                                                                                        RTS
E007
      16 00 20
                         T.RRA
                                   SE036
                                                      Lancement du boot
      16 00 A2
                                                                                              ******* SYSTEME D'EXPLOITATION PHYSIQUE FLOPPY **************
                          LBRA
                                   $E0AF
                                                      Formatage
 ---- Indirections standard sur les opérations logiques
EOOD 16 00 3C LBRA $EO4C Chargement de la FAT
                                                                                                   Routine de formatage floppy
34 7F PSHS U,Y,X,DP,B,A,CC
BSR $E103
EOOD
E010
      16 00 43
                                   $E056
                                                      Ouverture d'un fichier
      16 00 4A
E013
                          LBRA
                                   $E060
                                                      Effacement d'un fichier
                                                                                              EOAF
      16 00 51
16 00 58
                                                      Ecriture d'un secteur
                                                                                                                                                    Initialise registres
                                                                                              E0B1
                                                     Création d'un fichier
Allocation d'un bloc
                                                                                                     8D 61
17 00 A3
                                                                                                                                                    Fixe densité de formatage
Choix du lecteur
E019
                          T.RRA
                                   SE074
                                                                                              EUB3
E01C
       16 00 5F
                          LBRA
                                   SE07E
                                                                                              E0B5
                                                                                                                                  $E15B
                                                                                                                        LBSR
                                                                                                                                  SEOFC
E01F
      16 00 66
                          T.RRA
                                   SE088
                                                      Initialise opération sur bloc
                                                                                              E0B8
                                                                                                     25 42
                                                                                                                                                    Si erreur, sort
Recherche la piste 0
                                                                                                                        BCS
                                                                                                     17 00 C7
E022 16 00 6D
                          LBRA
                                   $E092
                                                      Clôture d'écriture
                                                                                              E0BA
                                                                                                                        LBSR
                                                                                                                                  $E184
                     Standard sur les opérations physiques

TDDN SRN25 - Boucle à vide -
                                                                                                     25 3B
                                                                                                                                                    Si erreur, sort
E025 16 FF FD
                                                                                                                                                    Teste protection disquette
                                                                                                     17 00 B6
                                                                                              ROBE
                                                                                                                        LBSR
                                                                                                                                 $E178
      16 FF FD
                                   $E028
                                                      - Boucle à vide -
                                                                                                    25 36
                                                                                                                        BCS
                                                                                                                                                    Si erreur, sort
                                                                                               ---- Formatage de la
                                                                                                                      piste
                                                                                              E0C4
  --- Point d'entrée pour opération standard floppy
                                                                                                    34 01
                                                                                                                                                    Protège flag interruptions
                                                                                                                        PSHS
      34 46
33 8C D4
E02B
                                   U,B,A
<$E004,PCR
                                                                                                     1A 50
                                                                                                                                                    Gel des interruptions
                                                      Point d'entrée traitement
                                                                                                     17 01 02
E02D
                          LEAU
                                                                                              EOC8
                                                                                                                        LBSR
                                                                                                                                 $E1CD
                                                                                                                                                    Prépare table entrelacements
                                                      Banque 0 demandée
                                                                                                     86 02
                          LDA
                                                                                              E0CB
                                                                                                                        LDA
                                                                                                                                                      2 tentatives
                                                                                                    34 02
17 01 2D
E032
       8D 68
                          RSR
                                   SE09C
                                                      Exécution programme
                                                                                              EUCD
                                                                                                                        DSHS
                                                                                                                                                      maximum
                                                                                                                                  $E1FF
E034
      35 C6
                          PULS
                                   A,B,U,PC
                                                                                              EOCF
                                                                                                                                                    Crée liste des paramètres
                                                                                                                        LBSR
                                                                                              EOD2
     Point d'entrée pour lancement du boot floppy
                                                                                                     17 01 57
                                                                                                                        LBSR
                                                                                                                                  $E22C
                                                                                                                                                    Formate la piste
E036
                                                                                                    24 OB
                                                                                                                                                    Si pas d'erreur, suivante
      34 46
                         PSHS
                                   U.B.A
                                                                                              E0D5
                                                                                                                        BCC
                                                                                                                                  SE0E2
       33 8C CC
                          LEAU
                                    <$E007,PCR
                                                      Point d'entrée traitement
                                                                                                    Sortie si erreur
                                                                                                                           fo
                                                                                                                                 atage
                                                                                              EOD7
                                                      Banque 0 demandée
Exécution programme
                                                                                                                                                      Tentative
E03B
      86 00
                          T.DA
                                   #$00
                                                                                                     6A E4
                                                                                                                        DEC
                          BSR
                                                                                              EOD9
                                                                                                     26 F4
                                                                                                                        BNE
                                                                                                                                  $EOCF
                                                                                                                                                      suivante
E03F
      35 C6
                         PIII.S
                                   A,B,U,PC
                                                                                              EODB
                                                                                                    35 02
                                                                                                                        PIII.S
                                                                                                                                                    Rétablit la pile
                                                                                                                                 CC
 ---- Point d'entrée pour formatage floppy
                                                                                                     35 01
                                                                                                                        PULS
                                                                                                                                                    Dégel des interruptions
                                                                                              E0DD
      34 46
33 8C C4
                                                                                                                                                    Erreur dans CC
E041
                                                                                                                        COMA
                                                     Point d'entrée traitement
Banque 1 demandée
                                                                                                    20 18
                                   <$E00A,PCR
                                                                                                                                 $E0FA
E043
                          LEAU
                                                                                              E0E0
                                                                                                                        BRA
                                                                                                                                                    Sortie du programme
                                                                                                    Piste suivante
E048
      8D 52
                          BSR
                                   SE09C
                                                      Exécution programme
                                                                                              EOE2
                                                                                                    35 02
                                                                                                                        PULS
                                                                                                                                                    Rétablit la pile
                                                                                                     35 01
                                                                                                                                 CC
      35 C6
                                   A,B,U,PC
E04A
                          PULS
                                                                                              E0E4
                                                                                                                        PULS
                                                                                                                                                    Dégel des interruptions
---- Point d'entrée pour chargement de la FAT floppy
E04C 33 8C BE LEAU <SEGOD POR Doint
                                                                                              EOE6
                                                                                                     96 4B
                                                                                                                        T.DA
                                                                                                                                  <$4B
                                                                                                                                                    Lit numéro de piste
                                                                                                                        CMPA
                                                      Point d'entrée traitement
                                                                                                                                  #$4F
                                                                                                                                                      Si piste 79,
exit
                                                                                              E0E8
                                                                                                     81 4F
E04F
      86 02
                          LDA
                                                      Banque 2 demandée
                                                                                                     27 05
                                                                                              E0EA
                                                                                                                                                    Déplace la tête d'une piste
                                                     Exécution programme
Restaure le registre D
                                                                                                     17 03 44
E051
       8D 49
                          BSR
                                   SE09C
                                                                                              EOEC
                                                                                                                        LBSR
                                                                                                                                 SE433
       1F 30
                                                                                                                        BRA
                                   Ü,D
                                                                                              EOEF
                                                                                                                                                    Piste suivante
                                                                                                    Clôt le formatage
17 03 56
E055
      39
                         RTS
FOST SINT d'entrée pour ouverture d'un fichier floppy
E056 33 8C B7 LEAU <$E010,PCR Point d'entrée traitement
E059 86 02 LDA #$02 Banque 2 demandée
                                                                                                                        LBSR
                                                                                                                                  SE44A
                                                                                                                                                    Initialise piste catalogue
E056
                                                                                                     25 04
86 50
                                                                                                                                                    Și erreur, sort
                                                                                              E0F4
                                                                                                                        BCS
                                                                                                                                  #$50
E059
                                                                                              EOF6
                                                                                                                        LDA
                                                                                                                                                      Pose
                                                                                                                                                      piste 80
                                                      Exécution programme
                                                                                                                        STA
                                                                                                     97 4B
E05D
      1F 30
                          TFR
                                   U,D
                                                     Restaure le registre D
                                                                                              E0FA
                                                                                                     8D 77
                                                                                                                        BSR
                                                                                                                                 $E173
                                                                                                                                                    Extinction du moteur
E05F
       39
                                                                                                     35 02
                                                                                                                                                    Récupère CC
                         RTS
                                                                                              EOFC
                                                                                                                        PULS
E060 33 8C BO LEAU <$E013,PCR Point d'entrée
                                                                                                                                 Ã,CC
                                                                                                                                                    Dégel des interruptions
                                                                                              ROFE
                                                                                                     1E 8A
                                                                                                                        FYC
                                                                                                     44
                                                     Point d'entrée traitement
                                                                                              E100
                                                                                                                                                    Bit d'erreur dans CC
                                                                                                                        LSRA
E063 86 02
                          LDA
                                                      Banque 2 demandée
                                                                                              E101
                                                                                                    35 FE
                                                                                                                        PULS
                                                                                                                                 A,B,DP,X,Y,U,PC
E065
      8D 35
                          BSR
                                   SE09C
                                                      Exécution programme
       1F 30
                          TFR
                                   Ū,D
                                                     Restaure le registre D
                                                                                                      Initialise registres
                                                                                                     1F 50
84 70
E069
      39
                          RTS
                                                                                              E103
                                                                                                                                 PC,D
#$70
                                                                                                                                                    PC dans D
    -- Point d'entrée pour écriture d'un secteur sur floppy
                                                                                              E105
                                                                                                                                                      Fixe le DP
                                                                                                                        ANDA
      33 8C A9
86 02
                                                     Point d'entrée traitement
Banque 2 demandée
Exécution programme
E06A
                          LEAU
                                   <$E016,PCR
                                                                                              E107
                                                                                                     1F 8B
                                                                                                                        TFR
                                                                                                                                  A,DP
                                                                                                                                                      MO=$20 TO=$60
                                   #$02
                                                                                                     96 48
                                                                                                                                                     Lit code de commande
E06D
                          LDA
                                                                                              E109
                                                                                                                        LDA
                                                                                                                                  <$48
                                   $E09C
                                                                                                     84 80
                                                                                                                        ANDA
                                                                                                     97 48
E071 1F 30
                          TFR
                                   U.D
                                                      Restaure le registre D
                                                                                              E10D
                                                                                                                        STA
                                                                                                                                  <$48
                                                                                                                                                      vérification
                                                                                                                                  >$E7D0,PCR
E073
      39
                         RTS
                                                                                              E10F
                                                                                                     30 8D 06 BD
                                                                                                                        LEAX
                                                                                                                                                    Ptr registres disque
---- Point d'entrée pour création d'un fichier sur floppy
E074 33 8C A2 LEAU <$E019,PCR Point d'entrée traitement
                                                                                              E113
                                                                                                     0F 4E
                                                                                                                        CT.R
                                                                                                                                  <$4E
                                                                                                                                                    Efface code d'erreur
                                                                                              E115
                                                                                                     39
E074
E077 86 02
                          LDA
                                   #$02
                                                      Banque 2 demandée
                                                                                                    Fixe la densité de formatage selon le type de logiciel
E079
      8D 21
                          BSR
                                   SE09C
                                                      Exécution programme
                                                      Restaure le registre D
      1F 30
                          TFR
                                   Ü,D
                                                                                                     34 10
                                                                                                                        PSHS
                                                                                                    CE E9 41
8E 00 03
                                                                                                                                  #$E941
                                                                                              E118
E11B
                                                                                                                        LDU
                                                                                                                                                    Ptr sur paramètres logiciels
Ptr sur 3ème lettre applic.
E07D
      39
                          RTS
      Point d'entrée pour allocation d'un bloc sur floppy
33 8C 9B LEAU <$E01C,PCR Point d'entrée traitement
86 02 LDA #$02 Banque 2 demandée
                                                                                                                                  #$0003
E07E
                                                                                              E11E
                                                                                                     C6 04
A6 84
                                                                                                                        LDB
                                                                                                                                  #$04
                                                                                                                                                      caractères à comparer
E081
                                                                                              E120
                                                                                                                        LDA
                                                                                                                                  , X
. U
                                                                                                                                                      Si les caractères sont
                                                                                                     A1 C4
27 09
                                                      Exécution programme
                                                                                                                        CMPA
                                                                                                                                                       identiques, décrémente
                                                                                                                                  $E12F
       1F 30
E085
                          TFR
                                   U,D
                                                      Restaure le registre D
                                                                                              E124
                                                                                                                        BE0
                                                                                                                                                      les compteurs
                                                                                                                        INCB
E087
                         RTS
                                                                                              E126
                                                                                                                                                       Sinon, paramètres
 ---- Point d'entrée pour initialisation d'une opération sur un bloc
E088 33 8C 94 LEAU <$E01F,PCR Point d'entrée traiter
                                                                                              E127
                                                                                                     33 05
                                                                                                                        LEAU
                                                                                                                                 B.U
                                                                                                                                                      suivants
Si pas fin de liste,
                                                      Point d'entrée traitement
                                                                                                     A6 C4
                                                                                                                        LDA
                                                                                              E129
                                                     Banque 2 demandée
Exécution programme
Restaure le registre D
                                                                                                                                  ŚE11B
E08B
      86 02
                          LDA
                                   #$02
                                                                                              E12B
                                                                                                     26 EE
                                                                                                                        BNE
                                                                                                                                                      nouvelle comparaison
                                   $E09C
E08D 8D 0D
                          BSR
                                                                                                     20 10
                                                                                                                                  $E13F
                                                                                                                                                    Sinon, sort
Pour lettre
                                                                                              E12D
                                                                                                                        BRA
       1F 30
                          TFR
                                   Ü,D
                                                                                              E12F
                                                                                                                        LEAX
                                                                                                     26 03
8E 00 1A
E091 39
                          RTS
                                                                                              E131
                                                                                                                        BNE
                                                                                                                                                      suivante
                                                                                              E133
     Point d'entrée pour clôture d'écriture sur floppy
                                                                                                                        LDX
                                                                                                                                  #$001A
                                                                                                                                                    Pointe checksum application
E092
      33 8C 8D
86 02
                                   <$E022,PCR
#$02
                                                     Point d'entrée traitement
Banque 2 demandée
                         LEAU
                                                                                              E136
                                                                                                     33 41
                                                                                                                        LEAU
                                                                                                                                  $01,U
                                                                                                                                                        Caractère
E095
                          LDA
                                                                                              E138
                                                                                                                        DECB
                                                                                                     5A
                                                                                                                                                        suivant.
E097
       8D 03
                          BSR
                                   SE09C
                                                      Exécution programme
                                                                                              E139
                                                                                                     26 E5
                                                                                                                        BNE
                                                                                                                                 $E120
                                                                                                                                  ,U
<$58
                                                                                                                                                      Fixe la densité
E099 1F 30
                          TFR
                                   U.D
                                                     Restaure le registre D
                                                                                              E13B A6 C4
                                                                                                                        T.DA
      39
                         RTS
                                                                                              E13D
                                                                                                                        STA
                                                                                                                                                      pour le formatage
 ---- Module de commutation de banque ROM et d'exécution du traitement
                                                                                              E13F
                                                                                                     35 90
                                                                                                                        PIII.S
                                                                                                                                 X,PC
E09C C6 00
                                   #$00
                         LDB
                                                      Banque 0
```

Paramètres pour E141 52 45 47 E144 6E E145 FF E146 43 49 50 E149 4A E14A FF E14B 4C 45 4D E14F FF E15D 4C 4F 50 E153 B5 E154 00 E155 53 45 47 E158 B6 E159 00 E15A 00	repérag FCC FCB FCC FCB FCC FCB FCC FCB FCC FCB FCC FCB FCC FCB FCC	e de densité des "REG" \$6E \$FF "CIP" \$4A \$FF "LEM" \$74 \$FF "LOP" \$B5 \$00 "SEG" \$86 \$00 \$00	logiciels  "GEREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité "POLYPHONIA" Checksum de l'application Double densité "GESTION PRIVEE" Checksum de l'application Double densité - Fin de liste -	E1D5 5A   DECB   Efface table entrelacements
Choix du lecteu E15B 33 8D 00 10 E15F D6 49 E161 C1 04 E163 10 24 00 5F E167 A6 C5 E169 A7 02 E16B 97 57 E16D 4F E16E 39	LEAU LDB CMPB LBHS LDA STA STA CLRA RTS	>\$E16F,PCR <\$49 #\$04 \$E1C6 B,U \$02,X <\$57	Ptr table bits lecteurs Lit numéro de lecteur   Si >= à 4,   erreur de lecteur Lit bits de lecteur Init registre disque Init registre système Pas d'erreur dans CC	E1FA 20 F2
Table des bits E16F 41 E170 01 E171 42 E172 02	FCB FCB FCB FCB	\$41 \$01 \$42 \$02	Lecteur 0 Lecteur 1 Lecteur 2 Lecteur 3	E20D 6F 41 CLR \$01,U Ēcrit numēro de face E20F E7 42 STB \$02,U Ecrit numēro de secteur E211 10 8E 00 04 LDY #\$0004 4 paramètres en tout E215 96 58 LDA <\$58 E217 4C INCA E218 A7 43 STA \$03,U
Extinction du m E173 86 40 E175 A7 02 E177 39	LDA STA RTS	#\$40 \$02,X	Code pour éteindre moteur Eteint le moteur	E21A         27 0B         BEQ         \$E227         Calcul CRC double densité           E21C         CC B2 30         LDD         #\$B230         Valeur de départ CRC           E21F         17 03 90         LBSR         \$E5B2         Calcul CRC simple densité           E222         ED C1         STD         ,U++         Ecrit le CRC dans la liste           E224         20 DF         BRA         \$E205         Secteur suivant
Test de la prot E178 A6 01 E17A 85 04 E17C 26 02 E17E 4F E17F 39	ection d LDA BITA BNE CLRA RTS	lisquette \$01,X #\$04 \$E180	Lit status   Si disquette protégée,   erreur   Pas d'erreur dans CC	E226 39 RTS Calcul du CRC de Gonnées pour liste double densité E227 CC EF 21 LDD #SEF21 Valeur de départ CRC E22A 20 F3 BRA \$E21F Retour au programme Formatage d'une piste
Erreur de prote E180 86 01 E182 20 44		squette #\$01 \$E1C8	Code "Disquette protégée" Fixe l'erreur	E22C 86 10       LDA #\$10       16 secteurs         E22E 34 02       PSHS A       à formater         E230 DE 4F       LDU <\$4F
Recherche de la E184 8D 26 E186 25 23 E188 C6 64 E18A A6 01 E18C 85 08 E18E 26 14 E190 96 57 E192 8A 14 E194 A7 02 E196 84 EB E198 A7 02 E19A 17 03 02 E19D 5A E19E 10 27 00 24 E1A4 17 02 F2 E1A7 0F 4B E1A9 6F 06 E1AB 39	piste 0 BSR BCS LDB LDA BITA BNE LDA STA ANDA STA LBSR DECB BRA LBSR CLR RTS	\$E1AC \$E1AB #\$64 \$01,X #\$08 \$E1A4 \$57 #\$14 \$02,X #\$EB \$02,X \$E49F \$E1C6 \$E18A \$E499 \$4B \$06,X	Activation du lecteur Si erreur, sort 100 tentatives maximum Lit status Si piste 0 trouvée, sort Lit bits lecteur  Déplace la tête  Temporisation Si dernière tentative, erreur "Lecteur non prêt" Nouveau déplacement Temporisation Tête en piste 0 Initialise registre piste	E236 96 58 LDA <\$58 E238 10 26 00 F6 LBNE \$E332 demandee, traite Attente de l'index E23C 17 01 D5 LBSR \$E414 Fixe la précompensation E23F E6 01 LDB \$01, X E241 C5 40 BITB #\$40 Attend l'index E242 27 FA BEQ \$E23F E245 E6 03 LDB \$03, X E249 2A FA BPL \$E245 E249 2A FA BPL \$E245 E249 2A FA BPL \$E245 E249 2A FC BPL \$E24B Formatage d'une piste en double densité E24F CC 4E FF LDD #\$4EFF E25E CD 03 STD \$03, X "donnée" E25E CF 04 LDB #\$04 E25E CF 05 BF LS \$1E E25A E6 84 LDB #\$1E E25A E6 84 LDB #\$25A transmission
Activation du 1 E1AC 10 8E 80 00 E1BO D6 57 E1B2 CA 04 E1B4 E7 02 E1B6 C4 FB E1B8 E7 02 E1BA 31 3F E1BC 27 08 E1BE E6 01 E1CO C4 02 E1C2 27 EC E1C4 4F E1C5 39	ECTEUR LDY LDB ORB STB ANDB EQ CLRA RTS	#\$8000 <\$57 #\$04 \$02.X #\$FB \$02,X -\$01,Y \$E1C6 \$01,X #\$02 \$E1B0	Compteur de test Récupère bits de lecteur  Stimulation du lecteur  Si fin de décomptage, "Lecteur non prêt" Lit status disque Si lecteur non disponible, test suivant Pas d'erreur dans CC	E25E C6 4E LDB #\$4E E260 E7 03 STB \$03,X devaleur \$4E E262 4A DECA Pour les E263 26 F5 BNE \$E25A 30 mots d'amorce Ecriture de 12 blancs E265 86 0C LDA #\$0C 12 mots à écrire E267 E6 84 LDB ,X Attend fin de E269 2A FC BPL \$E267 transmission E26B 6F 03 CLR \$03,X Ecrit un mot à 0 E26D 4A DECA E26E 26 F7 BNE \$E267 pour les E26E 26 F7 BNE \$E267 transmission E26B 26 F7 BNE \$E267 transmission E270 E6 84 LDB ,X Attend fin de E272 2A FC BPL \$E270 transmission E274 CC Al 0A LDD #\$Al0A processed transmission E275 E0 68 85 CB FF SE270 transmission E276 E277 ED 03 STD \$03,X transmission E277 E277 ED 03 STD \$03,X transmission Passe en mode "synchro" et écrit mot de synchro
Fixe l'erreur d E1C6 86 10 E1C8 34 01 E1CA 16 04 16	LDA PSHS LBRA	#\$10 CC \$E5E3	Code "lecteur non prêt" Restaure CC Fixe l'erreur	E279 E6 84 LDB ,X Attend fin de E27B 2A FC BPL \$E279   transmission E27D A7 03 STA \$03,X Ecrit mot de synchronisation E27F E6 84 LDB ,X Attend fin de E281 2A FC BPL \$E27F   transmission
Prépare la tabl E1CD 30 8D 7F 02 E1D1 C6 10 E1D3 6F 85	e des en LEAX LDB CLR	trelacements >\$60D3,PCR #\$10 B,X	Ptr sur table entrelacements 16 octets à effacer	E281 2A FC BPL \$E21F   transmission  E283 A7 03 STA \$03,X   Ecrit mot de synchronisation  Ecriture du marquage d'identification  E285 E6 84 LDB ,X   Attend fin de  E287 2A FC BPL \$E285   transmission

	,	•	
E289 CC FE FF LDD #\$FEFF E28C ED 03 STD \$03,X	Passe en mode "donnée"	Formatage d'une piste en simple densité E332 17 02 6D LBSR \$E5A2	Five la précompandation
Ecriture de l'identification du secteur	et écrit marquage	Attend l'index	Fixe la précompensation
E28E 86 06 LDA #\$06 E290 E6 84 LDB ,X	6 paramètres à écrire	E335 E6 01 LDB \$01,X E337 C5 40 BITB #\$40	Attend linder
E290 E6 84 LDB ,X E292 2A FC BPL \$E290	Attend fin de transmission	E337 C5 40 BITB #\$40 E339 27 FA BEQ \$E335	Attend l'index
E294 E6 C0 LDB ,U+	Lit un paramètre	E33B E6 03 LDB \$03,X	Éfface registre d'écriture
E296 E7 03 STB \$03,X E298 4A DECA	Ecrit un paramètre   Pour les 6	E33D E6 84 LDB ,X E33F 2A FA BPL \$E33B	Petite temporisation
E299 26 F5 BNE \$E290	paramètres	E341 E6 84 LDB ,X	préalable
Ecriture de la plage de battement E29B 86 16 LDA #\$16	22 mot à écrire	E343 2A FC BPL \$E341 Initialisation des registres pour format	agege
E29D E6 84 LDB ,X	Attend fin de	E345 CC FF FF LDD #\$FFFF	Passe en mode
E29F 2A FC BPL \$E29D E2A1 C6 4E LDB #\$4E	transmission   Ecrit un mot	E348 ED 03 STD \$03,X E34A C6 24 LDB #\$24	"données"   Passe en
E2A3 E7 03 STB \$03,X	à \$4E	E34C E7 84 STB ,X	formatage
E2A5 4A DECA E2A6 26 F5 BNE \$E29D	Pour les 22	Ecriture de l'amorce de piste E34E 86 10 LDA #\$10	16 mots à écrire
Ecriture de 12 blancs		E350 E6 84 LDB ,X	Attend fin de
E2A8 86 0C LDA #\$0C E2AA E6 84 LDB ,X	12 mots à écrire Attend fin de	E352 2A FC BPL \$E350 E354 C6 FF LDB #\$FF	transmission Ecrit un mot
E2AC 2A FC BPL \$E2AA	transmission	E356 E7 03 STB \$03,X	à \$FF
E2AE 6F 03 CLR \$03,X E2BO 4A DECA	Ecrit un mot à 0   Pour les 12	E358 4A DECA E359 26 F5 BNE \$E350	Pour les 16
E2B1 26 F7 BNE \$E2AA	blancs	Ecriture de la plage de 6 blancs	1
Ecriture des trois mots de synchronisati E2B3 E6 84 LDB ,X	onn   Attend fin de	E35B 86 06 LDA #\$06 E35D E6 84 LDB ,X	6 mots à écrire   Attend fin de
E2B5 2A FC BPL \$E2B3	transmission	E35F 2A FC BPL \$E35D	transmission
E2B7 CC A1 0A LDD #\$A10A E2BA ED 03 STD \$03,X	Passe en mode "synchro" et écrit mot de synchro	E361 6F 03 CLR \$03,X E363 4A DECA	Ecrit un mot à 0   Pour les 6
E2BC E6 84 LDB ,X	Attend fin de	E364 26 F7 BNE \$E35D	mots
E2BE 2A FC BPL \$E2BC E2CO A7 03 STA \$03,X	transmission Ecrit mot de synchronisation	Ecriture du marquage d'identification E366 E6 84 LDB ,X	Attend fin de
E2C2 E6 84 LDB ,X	Attend fin de	E368 2A FC BPL \$E366	transmission
E2C4 2A FC BPL \$E2C2 E2C6 A7 03 STA \$03,X	transmission	E36A CC FE C7 LDD #\$FEC7 E36D ED 03 STD \$03,X	Ecrit le marquage
E2C6 A7 03 STA \$03,X Ecriture du marquage de données	Ecrit mot de synchronisation	E36D ED 03 STD \$03,X Ecriture de l'identificateur de secteur	en mode "synchro"
E2C8 E6 84 LDB ,X E2CA 2A FC BPL \$E2C8	Attend fin de transmission	E36F E6 84 LDB ,X	Attend fin de
E2CA 2A FC BPL \$E2C8 E2CC CC FB FF LDD #\$FBFF	Passe en mode "donnée"	E371 2A FC BPL \$E36F E373 C6 FF LDB #\$FF	transmission   Lit premier paramètre
E2CF ED 03 STD \$03,X	et écrit le marquage	E375 A6 C0 LDA ,U+ E377 ED 03 STD \$03,X	et passe en mode "donnée"
Ecriture du secteur double densité E2D1 4F CLRA	256 mots à écrire	E377 ED 03 STD \$03,X E379 86 05 LDA #\$05	Sauve le premier paramètre 5 paramètres restants
E2D2 E6 84 LDB ,X	Attend fin de	E37B E6 84 LDB ,X E37D 2A FC BPL \$E37B	Attend fin de transmission
E2D4 2A FC BPL \$E2D2 E2D6 C6 E5 LDB #\$E5	transmission   Ecrit un	E37D 2A FC BPL \$E37B E37F E6 C0 LDB ,U+	Lit le paramètre
E2D8 E7 03 STB \$03,X	mot à \$E5	E381 E7 03 STB \$03,X	Sauve le paramètre
E2DA 4A DECA E2DB 26 F5 BNE \$E2D2	Pour les 256	E383 4A DECA E384 26 F5 BNE \$E37B	Pour tous les paramètres
Ecriture du CRC de données E2DD E6 84 LDB ,X	l attend fin do	Ecriture de la plage de battement E386 86 0C LDA #\$0C	12 mots à écrire
E2DD E6 84 LDB ,X E2DF 2A FC BPL \$E2DD	Attend fin de transmission	E386 86 0C LDA #\$0C E388 E6 84 LDB ,X	Attend fin de
E2E1 C6 78 LDB #\$78	Ecrit le	E38A 2A FC BPL \$E388	transmission
E2E3 E7 03 STB \$03,X E2E5 E6 84 LDB ,X	CRCHigh   Attend fin de	E38C C6 FF LDB #\$FF E38E E7 03 STB \$03,X	Ecrit un mot à \$FF
E2E7 2A FC BPL \$E2E5	transmission   Ecrit le	E390 4A DECA E391 26 F5 BNE \$E388	Pour les 12
E2E9 C6 27 LDB #\$27 E2EB E7 03 STB \$03,X	CRCLOW	E391 26 F5 BNE \$E388	mots
Ecriture de la plage de battement	AA mota à águino	E393 86 06 LDA #\$06	6 mots à écrire
E2ED 86 2C LDA #\$2C E2EF E6 84 LDB ,X	44 mots à écrire Attend fin de	E395 E6 84 LDB ,X E397 2A FC BPL \$E395	Attend fin de transmission
E2F1 2A FC BPL \$E2EF E2F3 C6 4E LDB #\$4E	transmission	E399 6F 03 CLR \$03,X E39B 4A DECA	Ecrit un mot à 0
E2F3 C6 4E LDB #\$4E E2F5 E7 03 STB \$03,X	Ecrit un mot   à \$4E	E39B 4A DECA E39C 26 F7 BNE \$E395	Pour les 6
E2F7 4A DECA E2F8 26 F5 BNE \$E2EF	Pour les 44	Ecriture du marquage de données E39E E6 84 LDB ,X	l attend fin de
Secteur suivant	mots	E3AO 2A FC BPL \$E39E	Attend fin de transmission
E2FA 6A E4 DEC ,S E2FC 10 26 FF 65 LBNE \$E265	Secteur suivant	E3A2 CC FB C7 LDD #\$FBC7 E3A5 ED 03 STD \$03,X	Ecrit le marquage en mode "synchro"
Ecriture jusqu'à l'index		Ecriture du secteur	
E300 A6 01 LDA \$01,X E302 85 40 BITA #\$40	Lit status disque   Si index atteint,	E3A7 E6 84 LDB ,X E3A9 2A FC BPL \$E3A7	Attend fin de transmission
E304 26 08 BNE \$E30E	exit	E3AB CC E5 FF LDD #\$E5FF	Ecrit le premier caractère
E306 A6 84 LDA ,X E308 2A FC BPL \$E306	Attend fin de transmission	E3AE ED 03 STD \$03,X E3BO 86 7F LDA #\$7F	en mode "donnée" 127 caractères restants
E30A E7 03 STB \$03,X	Ecrit mot de remplissage	E3B2 E6 84 LDB ,X	Attend fin de
E30C 20 F2 BRA \$E300 Test de demande de vérification	Mot suivant	E3B4 2A FC BPL \$E3B2 E3B6 C6 E5 LDB #\$E5	transmission Ecrit un caractère
E30E 35 02 PULS A	Rétablit la pile	E3B8 E7 03 STB \$03,X	à \$E5
E310 6F 84 CLR ,X E312 OD 48 TST <\$48	Reset du lecteur	E3BA 4A DECA E3BB 26 F5 BNE \$E3B2	Pour tout
E314 2A 1B BPL \$E331	Si pas de vérification, sort du programme	Ecriture du CRC de données	le secteur
Vérification de la piste formatée E316 86 E5 LDA #\$E5	Valeur pour remplissage	E3BD E6 84 LDB ,X E3BF 2A FC BPL \$E3BD	Attend fin de transmission
E318 17 01 0C LBSR \$E427	Remplit le secteur	E3C1 C6 5D LDB #\$5D	Ecrit le
E31B 33 8D 7D B4 LEAU >\$60D3,PCR E31F 17 FE 8A LBSR \$E1AC	Ptr sur table entrelacements Activation du lecteur	E3C3 E7 03 STB \$03,X E3C5 E6 84 LDB ,X	CRCHigh   Attend fin de
E322 A6 CO LDA ,U+	Lit numéro de secteur	E3C7 2A FC BPL \$E3C5	transmission
E324 27 OB BEQ \$E331	Si fin de table, sort	E3C9 C6 30 LDB #\$30 E3CB E7 03 STB \$03.X	Ecrit le
E328 34 40 PSHS U	Initialise numéro de secteur	Ecriture de la plage de battement	CRCLow
E32A 17 01 7B LBSR \$E4A8	Vérifie le secteur	E3CD 86 16 LDA #\$16	22 mots à écrire
E32D 35 40 PULS U E32F 24 F1 BCC \$E322	Si ok, secteur suivant	E3D1 2A FC BPL \$E3CF	Attend fin de transmission
E331 39 RTS		E3D3 C6 FF LDB #\$FF	Ecrit un mot
		E3D5 E7 03 STB \$03,X	à \$FF

E3D7 4A	DECA		Pour les 22	E480 6F C4	CLR	, U	Premier octet de FAT à 0
E3D8 26 F5 Secteur suivant		\$E3CF	mots	E482 CC FE FE E485 ED C8 29	LDD STD	#\$FEFE <\$29,U	Réserve piste de catalogue
E3DA 6A E4 E3DC 10 26 FF 7B Ecriture jusqu's	DEC LBNE à l'index	,S \$E35B	Secteur   suivant	E488 86 02 E48A 97 4C E48C 17 01 73	LDA STA LBSR	#\$02 <\$4C \$E602	Secteur 2   demandé Ecrit le secteur
E3E0 A6 01 E3E2 85 40	LDA BITA	\$01,X #\$40	Lit status disque   Si index atteint,	E48F 25 01 E491 4F	BCS CLRA	\$E492	Si erreur, sort Pas d'erreur dans CC
E3E4 26 08 E3E6 A6 84	BNE LDA	\$E3EE ,X	exit Attend fin de	E492 39	RTS		as a circur dans cc
E3E8 2A FC E3EA E7 03	BPL STB	\$E3E6 \$03,X	transmission Ecrit mot de remplissage	Temporisation de E493 10 8E 00 6C	e 864µs LDY	#\$006C	Valeur de temporisation
E3EC 20 F2	BRA	\$E3E0	Mot suivant	E497 20 OA Temporisation de	BRA	\$E4A3	Effectue la boucle
E3EE 35 02 E3F0 6F 84	PULS CLR	A ,X	Rétablit la pile Reset du lecteur	E499 10 8E 07 50 E49D 20 04	LDY BRA	#\$0750 \$E4A3	Valeur de temporisation Effectue la boucle
E3F2 OD 48 E3F4 2A 1D	TST BPL	<\$48 \$E413	Si pas de vérification, sort du programme	Temporisation de E49F 10 8E 02 EC	e 5984µs LDY	#\$02EC	Valeur de temporisation
Vérification de E3F6 86 E5			mple densitéle densité Valeur pour remplissage	E4A3 31 3F E4A5 26 FC	LEAY BNE	-\$01,Y \$E4A3	Boucle pour temporisation
E3F8 8D 2D E3FA 33 8D 7C D5	BSR LEAU	\$E427 >\$60D3,PCR	Remplit le secteur Ptr sur table entrelacements	E4A7 39	RTS		'  '
E3FE 17 FD AB E401 A6 C0	LBSR LDA	\$E1AC ,U+	Activation du lecteur Lit numéro de secteur	Lecture d'un se E4A8 C6 1B	cteur dou LDB	#\$1B	Lecture automatique
E403 27 0E E405 97 4C	BEQ STA	\$E413 <\$4C	Si fin de table, sort Initialise numéro de secteur	E4AA 34 01 E4AC 17 00 91	PSHS LBSR	CC \$E540	Protège flag d'interruptions Initialise registres disque
E407 34 40 E409 CC 5D 30	PSHS LDD	U #\$5D30	CRC de secteur	Recherche du se	LDA	#\$04	Compteur recherche marquage
E40C 17 00 E7 E40F 35 40	LBSR PULS	\$E4F6 U	Vérifie secteur	E4B1 10 8E 75 00 E4B5 31 3F	LDY LEAY	#\$7500 -\$01,Y	Compteur pour une piste   Si fin du décomptage,
E411 24 EE E413 39	BCC RTS	\$E401	Si ok, secteur suivant	E4B7 10 27 00 80 E4BB E6 84	LBEQ LDB	\$E53B ,X	erreur de vérification Lit status opération
		pour double dens		E4BD C5 02 E4BF 27 F4	BITB BEQ	#\$02 \$E4B5	Si secteur pas trouvé, boucle
E414 D6 4B E416 C1 39	LDB CMPB	<\$4B #\$39	Lit registre piste	E4C1 E6 03 Recherche du ma		\$03,X e données	Réinitialise status disque
E418 2A 05 E41A CC 9F 20	BPL LDD	\$E41F #\$9F20	Si au-delà de piste 57,   séparateur actif	E4C3 4A E4C4 10 27 01 2B	DECA LBEQ	\$E5F3	Si fin de décomptage,   erreur de piste
E41D 20 03 E41F CC 1F 22	BRA LDD	\$E422 #\$1F22	Sinon, séparateur inactif	E4C8 E6 84 E4CA 2A FC	LDB BPL	,X \$E4C8	Attend fin de transmission
E422 A7 07 E424 E7 01	STA STB	\$07,X \$01,X	Fixe séparateur Fixe 256 mots par secteur	E4CC E6 03 E4CE C1 FB	LDB CMPB	\$03,X #\$FB	Lit le caractère   Si pas marquage de données,
E426 39	RTS			E4D0 26 F1 Vérification du		\$E4C3 double densité	nouveau test
Remplissage du : E427 DE 4F E429 D6 58	LDU	<\$4F <\$58	Ptr sur buffer secteur	E4D2 4F E4D3 E6 84 E4D5 2A FC	CLRA LDB BPL	,X \$E4D3	256 caractères à vérifier Attend fin de
E42B C4 80	LDB ANDB	#\$80	Lit la densité lecteur Calcule taille du secteur	E4D7 E6 03 E4D9 E1 C0	LDB CMPB	\$03,X ,U+	transmission Charge le caractère
E42D A7 C0 E42F 5A E430 26 FB	STA DECB BNE	,U+ \$E42D	Remplit le   secteur avec   la valeur convenue	E4D9 E1 C0 E4DB 26 03 E4DD 4A	BNE DECA	\$E4E0	Si caractère incorrect,   exit   Pour les 256
E432 39	RTS	ŞEHZU	Ta vareur convenue	E4DE 26 F3	BNE	\$E4D3	caractères
Déplacement de E433 8D 6A	tête d'ur BSR	ne piste pour le \$E49F	formatage Temporisation	E4E0 E6 84 E4E2 C5 08	LDB BITB	,X #\$08	Lit status opération   Si pas fin d'opération,
E435 96 57 E437 8A 20	LDA ORA	<\$57 #\$20	Lit bits de lecteur   Avance de la tête	E4E4 27 FA E4E6 4D	BEQ TSTA	\$E4E0	boucle   Si pas secteur entier
E439 A7 02 E43B 8A 14	STA ORA	\$02,X #\$14	demandée	E4E7 10 26 00 50 E4EB C5 04	LBNE BITB	\$E53B #\$04	vérifié, erreur   Si CRC de données
E43D A7 02 E43F 84 EB	STA ANDA	\$02,X #\$EB	Stimulation du déplacement pas à pas	E4ED 10 26 00 4A E4F1 35 01	LBNE PULS	\$E53B CC	incorrect, erreur Rétablit CC
E441 A7 02 E443 OC 4B	STA INC	\$02,X <\$4B	deplacement pas a pas	E4F3 6F 84 E4F5 39	CLR RTS	, Х	Reset lecteur
E445 96 4B E447 A7 06	LDA STA	<\$4B \$06,X	Numéro de piste + 1			ır simple densitê	<u> </u>
E449 39	RTS	1,	'	E4F6 34 01 E4F8 34 06	PSHS PSHS	CC B,A	Protège flag d'interruptions
Initialisation ( E44A C6 3B	de la pis LDB	ste de catalogue #\$3B	79-59= piste 20	E4FA 8D 57 E4FC 25 3B	BSR BCS	\$E553 \$E539	Recherche du secteur Si erreur, sort
E44C 96 57 E44E 84 DF	LDA ANDA	<\$57 #\$DF	Lit bits de lecteur   Active le	Recherche du ma: E4FE C6 FB	rquage de LDB	données #\$FB	Mot de synchro
E450 A7 02 E452 8A 10	STA ORA	\$02,X #\$10	lecteur	E500 E7 03 E502 86 80	STB LDA	\$03,X #\$80	à trouver 128 caractères à vérifier
E454 A7 02 E456 84 EF	STA ANDA	\$02,X #\$EF	Déplace la tête d'une piste vers l'extérieur	E504 C6 38 E506 E7 84	LDB STB	#\$38 ,X	Passe en "lecture synchro"
E458 A7 02 E45A 8D 43	STA BSR	\$02,X \$E49F	 Temporisation	E508 E6 84 E50A C5 01	LDB BITB	,X #\$01	Si pas de synchro, boucle
E45C 5A E45D 26 F3	DECB BNE	\$E452	Pour les 59 pistes	E50C 27 FA E50E E6 03	BEQ LDB	\$E508 \$03,X	Reset du status
E45F 17 01 95 E462 86 14	LBSR LDA	\$E5F7 #\$14	Pointe sur position des têtes   Piste 20	Lecture du sect E510 C6 28	LDB	#\$28	Passe en
E464 A7 A4 E466 A7 06	STA STA	,Y \$06,X	demandée Init registre piste disque	E512 E7 84 E514 E6 84	STB LDB	, X , X	"lecture donnée"   Attend fin de
E468 97 4B			Init registre piste moniteur	E516 2A FC E518 E6 03	BPL LDB	\$E514 \$03,X	transmission Charge le caractère
E46A 86 FF E46C 8D B9	LDA BSR	#\$FF \$E427	Valeur de remplissage Remplit buffer de secteur	E51A E1 C0 E51C 26 1B	CMPB BNE	,U+ \$E539	Si caractère incorrect, erreur de vérification
E46E 86 10 E470 97 4C	LDA STA	#\$10 <\$4C	16 secteurs   à écrire	E51E 4A E51F 26 F3	DECA BNE	\$E514	Pour tout le secteur
E472 17 FD 37 E475 17 01 8A	LBSR LBSR	\$E1AC \$E602	Activation du lecteur Ecrit le secteur	Lecture du CRC ( E521 A6 84	LDA	, X	Attend fin de
E478 25 18 E47A 0A 4C	BCS DEC	\$E492 <\$4C	Si erreur, sort   Secteur	E523 2A FC E525 A6 03	BPL LDA	\$E521 \$03,X	transmission Lit le CRCHigh
E47C 26 F4			suivant	E527 E6 84 E529 2A FC	LDB BPL	,X \$E527	Attend fin de transmission
E47E DE 4F	LDU	<\$4F	Ptr sur buffer de secteur	E52B E6 03	LDB	\$03,X	Lit le CRCLow

Controled CAL	SITIC OD 70 3	or version b (Triivii or) Zei	ne banque		
E52D 10 A3 E4	CMPD ,S	Si CRC incorrect,	E5C5 54 LSI	RB	Ajuste masque pour M*2^5
E530 26 07	BNE \$E539	erreur de vérification	E5C6 54 LSI E5C7 48 AS		1,
E532 35 06 E534 35 01	PULS A,B PULS CC	Řétablit la pile Rétablit le CC	E5C7 48 AS: E5C8 48 AS:		Ajuste masque
E536 6F 84	CLR ,X	Reset du lecteur	E5C9 48 ASI		pour M*2^12
E538 39	RTS	I	E5CA 48 AS: E5CB E8 62 E01		Ajuste poids fort du
Fixe l'erreur d		20 110 1 11	E5CD E7 62 ST	B \$02,S	masque pour M*2^5
E539 35 06 E53B 86 20	PULS A,B LDA #\$20	Rétablit la pile Code "erreur en vérification"	E5CF 1F 89 TF1 E5D1 A8 62 E01		Poids fort pour M*2^5 XOR poids fort pour M*2^12
E53D 16 00 A3	LBRA \$E5E3	Fixe l'erreur	E5D3 A7 61 ST	A \$01,S	Sauve poids fort CRC
Initialization	dos rosistros diss	710	E5D5 58 AS: E5D6 E8 E4 E0		Poids faible pour M*2^5
E540 96 4C	des registres disc LDA <\$4C	Numéro de lecteur	E5D6 E8 E4 E01 E5D8 E7 62 ST		XOR poids faible pour M*2^1 Sauve poids faible CRC
E542 A7 05	STA \$05,X	initialisé	E5DA 32 61 LE	AS \$01,S	Rétablit la pile
E544 86 0A E546 A7 04	LDA #\$0A STA \$04,X	Mode "synchro"	E5DC 31 3F LEX E5DE 26 D4 BNI		Caractère suivant
E548 86 A1	LDA #\$A1	initialisé	E5E0 35 06 PU		Récupère le CRC
E54A A7 03	STA \$03,X	0-1 4	E5E2 39 RT	S	
E54C 1A 50 E54E DE 4F	ORCC #\$50 LDU <\$4F	Gel des interruptions Charge ptr buffer secteur	Fixe l'erreur		
E550 E7 84	STB ,X	Fixe l'opération disque	E5E3 97 4E ST.		Fixe l'erreur moniteur
E552 39	RTS		E5E5 6F 84 CLI E5E7 35 01 PU		Reset du lecteur Rétablit le CC
Recherche du se	cteur simple densi	té	E5E9 43 COI	MA	Erreur dans CC
E553 86 C7 E555 A7 04	LDA #\$C7	Passage en mode	E5EA 39 RT	S	
E557 86 FE	STA \$04,X LDA #\$FE	"synchro"   Caractère de synchro	Fixe l'erreur de se	cteur	
E559 A7 03	STA \$03,X	à rechercher	E5EB 86 04 LD		Code "Erreur de secteur"
E55B 86 30 E55D DE 4F	LDA #\$30 LDU <\$4F	Compteur de recherche Ptr buffer de secteur	E5ED 20 F4 BRI		Fixe l'erreur
E55F 1A 50	ORCC #\$50	Gel des interruptions	E5EF 86 08 LD	A #\$08	Code "Erreur sur les données"
Recherche du ma: E561 C6 38	rquage d'identific LDB #\$38		E5F1 20 F0 BR		Fixe l'erreur
E563 E7 84	LDB #\$38 STB ,X	Passe en   "lecture synchro"	Fixe l'erreur de pi		Code "Erreur de piste"
E565 E6 84	LDB ,X	Lit status opération	E5F5 20 EC BR		Fixe l'erreur
E567 C5 01 E569 27 FA	BITB #\$01 BEQ \$E565	Si pas de synchro,   boucle	Pointeur sur position	on de la tête	
E56B E6 03	LDB \$03,X	Reset status	E5F7 31 8D 7A 57 LE		Ptr positions têtes
Repérage du num		l Peggs on	E5FB 96 49 LD		Lit numéro de lecteur
E56D C6 28 E56F E7 84	LDB #\$28 STB ,X	Passe en "Lecture données"	E5FD 84 02 ANI E5FF 31 A6 LE		Ajuste offset Ajuste ptr sur position
E571 E6 84	LDB ,X	Attend fin de	E601 39 RT		
E573 2A FC E575 E6 03	BPL \$E571 LDB \$03,X	transmission Lit le caractère	Ecriture d'un secte	ıır	
E577 D1 4B	CMPB <\$4B	Si piste incorrecte,	E602 96 58 LD	A <\$58	Si simple densité,
E579 26 21	BNE \$E59C	recherche suivante	E604 26 47 BNI		traite
E57B E6 84	éro de face (toujo LDB ,X	Attend fin de	Ecriture d'un secter E606 17 FE 0B LB		Fixe la précompensation
E57D 2A FC	BPL \$E57B	transmission	E609 C6 19 LD	B #\$19	Ecriture automatique
E57F E6 03 E581 26 19	LDB \$03,X BNE \$E59C	Lit le caractère Si pas 0, recherche suivante	E60B 34 01 PSI E60D 17 FF 30 LB		Protège le CC Initialise registres disque
Repérage du num			Recherche du secteu	r demandé	initialise registres arsque
E583 E6 84 E585 2A FC	LDB ,X BPL \$E583	Attend fin de transmission	E610 10 8E 75 00 LD E614 31 3F LE		Compteur pour une piste   Si fin du décomptage,
E587 E6 03	LDB \$03,X	Lit le caractère	E616 10 27 FF D1 LB		erreur de secteur
E589 D1 4C	CMPB <\$4C	Si secteur incorrect,	E61A E6 84 LDI		Lit status opération
E58B 26 OF	BNE \$E59C densité (toujours	recherche suivante	E61C C5 02 BI E61E 27 F4 BE		Si secteur pas trouvé, boucle
E58D E6 84	LDB ,X	Attend fin de	E620 A7 03 ST	à \$03,X	Réinitialise status
E58F 2A FC E591 E6 03	BPL \$E58D LDB \$03,X	transmission Lit le caractère	Ecriture du secteur E622 E6 84 LD		Attend fin de
E593 26 07	BNE \$E59C	Si pas 0, recherche suivante	E624 2A FC BP		transmission
E595 17 FE FB	LBSR \$E493	Temporisation	E626 A7 03 ST		Ecrit un mot de synchro
E598 4F E599 A6 84	CLRA LDA ,X	Pas d'erreur dans CC	E628 E6 84 LDI E62A 2A FC BP		Attend la fin de la transmission
E59B 39	RTS		E62C C6 FB LD	B #\$FB	Ecrit le marquage
Recherche du se E59C 4A	cteur simple densi DECA	Recherche du	E62E E7 03 STI E630 4F CLI		de données 256 caractères à écrire
E59D 26 C2	BNE \$E561	secteur suivant	E631 E6 84 LD	B ,X	Attend la fin de
E59F 53 E5A0 20 F7	COMB BRA \$E599	Erreur dans CC	E633 2A FC BP: E635 E6 C0 LD		la transmission Lit un caractère
EDAU ZU F/	DRH ÇECIŞ	Sort du programme	E637 E7 03 ST		Enregistre le caractère
	ensation pour simp		E639 4A DE0		Pour les 256
E5A2 86 BF E5A4 A7 07	LDA #\$BF STA \$07,X	Séparateur actif à \$3F Fixe séparateur	E63A 26 F5 BNI E63C E6 84 LDI		caractères Lit status opération
E5A6 6F 01	CLR \$01,X	Fixe 128 mots par secteur	E63E C5 08 BI	TB #\$08	Attend la fin
E5A8 39	RTS		E640 27 FA BE( E642 35 01 PU		de l'opération
Calcul automati	que du CRC identif	icateur en simple densité	E642 35 01 PUI E644 6F 84 CLI		Restaure CC Reset lecteur
E5A9 DE 4F	LDU <\$4F	Ptr buffer secteur	E646 OD 48 TS	T <\$48	Si vérification demandée,
E5AB 10 8E 00 80 E5AF CC BF 84	LDY #\$0080 LDD #\$BF84	Taille simple densité Départ CRC identificateur	E648 10 2B FE 5C LBI E64C 39 RT		traite
Calcul d'un CRC					I
E5B2 34 06	PSHS B,A	Empile le CRC	Ecriture d'un secter	ur simple densité	Fivo la prégomnementies
E5B4 A6 E4 E5B6 A8 C0	LDA ,S EORA ,U+	Lit le CRCHigh Masque les bits sortants	E64D 17 FF 52 LB: E650 17 FF 56 LB:		Fixe la précompensation Calcul du CRC pour le secteur
E5B8 34 02	PSHS A		E653 34 01 PSI	HS CC	Préserve CC
E5BA 44 E5BB 44	LSRA LSRA		E655 34 06 PSI Recherche le secteu		Empile le CRC
E5BC 44	LSRA	Masque les bits entrants	E657 17 FE F9 LB	SR \$E553	Recherche le secteur
E5BD 44	LSRA	_	E65A 10 25 FF 8D LBG		Si erreur, sort
E5BE A8 E4 E5CO A7 E4	EORA ,S STA ,S		Ecriture de 6 blanc: E65E C6 FF LD		Passage en mode
E5C2 1F 89	TFR A,B	Masque dans B	E660 E7 04 ST	B \$04,X	"données"
E5C4 54	LSRB	I	E662 86 06 LD	A #\$06	6 caractère à écrire

		1 - 2 1		+	The state of the s
E664 C6 24	LDB #\$24	Passe en écriture	E693 2A FC	BPL \$E691	
E666 E7 84	STB ,X	données FM	E695 35 04	PULS B	Récupère CRCHigh/Low
E668 E6 84	LDB ,X	Attend fin de	E697 E7 03	STB \$03,X	Sauve CRCHigh/Low
E66A 2A FC	BPL \$E668	transmission	E699 43	COMA	Si pas deuxième passe,
E66C 6F 03	CLR \$03,X	Ecrit un caractère à 0	E69A 26 F5	BNE \$E691	boucle
E66E 4A	DECA	Pour les 6	Clôture du sect	eur simple dens	
E66F 26 F7	BNE \$E668	caractères	E69C E6 84	LDB ,X	Attend fin de
Ecriture du ma		caracteres	E69E 2A FC	BPL \$E690	
E671 E6 84	LDB ,X	Attend fin de	E6A0 6F 03	CLR \$03,X	
E673 2A FC	BPL \$E671	transmission	E6A2 E6 84	LDB ,X	Attend fin de
E675 CC FB C7	LDD #\$FBC7		E6A4 2A FC	BPL \$E6A2	
		Passe en mode "synchro"			
E678 ED 03	STD \$03,X	et écrit marquage	Passage du rest		
	cteur simple densi		E6A6 C6 20	LDB #\$20	Passe en mode
E67A C6 FF	LDB #\$FF	Passe en mode "données"	E6A8 E7 84	STB ,X	"lecture données"
E67C A6 84	LDA ,X	Attend fin de	E6AA E6 84	LDB ,X	Attend fin de
E67E 2A FC	BPL \$E67C	transmission	E6AC 2A FC	BPL \$E6AA	transmission
E680 A6 C0	LDA ,U+	Lit premier caractère	E6AE E6 03	LDB \$03,X	Lit le caractère à perte
E682 ED 03	STD \$03,X	Enregistre premier caractère	E6B0 43	COMA	2 fois de
E684 86 7F	LDA #\$7F	127 caractères restants	E6B1 26 F7	BNE \$E6AA	
E686 E6 84	LDB ,X	Attend fin de	E6B3 EC 7E	LDD -\$02,	
E688 2A FC	BPL \$E686	transmission	E6B5 35 01	PULS CC	Dégel des interruptions
E68A E6 C0	LDB ,U+	Lit le caractère	E6B7 6F 84	CLR ,X	Reset lecteur
E68C E7 03	STB \$03,X	Sauve le caractère	E6B9 OD 48	TST <\$48	Si vérification
E68E 4A	DECA	Pour tout	E6BB 10 2B FE 37	LBMI \$E4F6	demandée, traite
E68F 26 F5	BNE \$E686	le secteur	E6BF 39	RTS	
Ecriture du CR		1			
E691 E6 84	LDB ,X	Attend fin de			

Identificateur de RomDisk (IDDISK)  E000 4D FCC "M" Contrôleur Thomson  E001 54 FCC "T" FAT 160 octets  E002 44 FCC "D" Double densité  E003 3A FCB \$3A Checksum de l'identificateur	E0A4       AD C4       JSR       ,U       Exécute le programme         E0A6       1F 03       TFR       D,U       Protège le registre D         E0A8       35 04       PULS       B       Retour en         E0AA       E7 8D 07 2A       STB       >\$E7D8,PCR         banque X         E0AE       39       RTS
Indirections standard sur les opérations physiques  E004 16 00 24 LBRA \$E02B Fonctions standard  E007 16 00 2C LBRA \$E036 Lancement du boot  E00A 16 00 34 LBRA \$E041 Formatage  Indirections standard sur les opérations logiques  E00D 16 01 01 LBRA \$E111 Chargement de la FAT	********** SYSTEME D'EXPLOITATION LOGIQUE *********  Nom de fichier temporaire pour la sauvegarde EOAF 53 43 52 41 FCC "SCRATCH DOS"
E010 16 01 84 LBRA \$E197 Ouverture d'un fichier E013 16 01 63 LBRA \$E179 Effacement d'un fichier E016 16 01 3F LBRA \$E158 Ecriture d'un secteur E019 16 01 E3 LBRA \$E1FF Création d'un fichier E010 16 02 39 LBRA \$E258 Allocation d'un bloc E01F 16 02 7B LBRA \$E29D Initialise opération sur bloc E022 16 00 95 LBRA \$E0BA Clôture d'écriture	EOB3 54 43 48 20 EOB7 44 4F 53  Clôture d'écriture  EOBA D6 F0 LDB <\$F0 Lit code commande  EOBC C1 02 CMPB #\$02   Si écrasement demandé, EOBE 27 25 BEO \$EOB5   écrit FAT seule
Indirections standard sur les opérations physiques E025 16 FF FD LBRA \$E025 - Boucle à vide - E028 16 FF FD LBRA \$E028 - Boucle à vide Point d'entrée pour opération standard floppy E02B 34 46 PSHS U,B,A E02D 33 8C D4 LEAU <\$E004,PCR Point d'entrée traitement	BOCO         OA FO         DEC         \$FO         Passe en sauveg. sans ecr.           E0C2         17 00 D2         LBSR         \$E197         Recherche fichier courant           E0C5         25 31         BCS         \$E0F8         \$Si erreur disque, sort           E0C7         5D         TSTB         Si l'entrée n'existe pas,           E0C8         27 05         BEQ         \$E0CF         pas d'effacement           E0CA         17 00 AC         LBSR         \$E179         Effacement du fichier           E0CD         25 29         BCS         \$E0F8         \$Si erreur, sort
BO30 86 00	E0CD 25 29         BCS         \$E0F8         Si erreur, sort           E0CF 0C F0         INC         <\$F0
E03B 86 00 LDA #\$00 Banque 0 demandée E03D 8D 5D BSR \$E09C Exécution programme E03F 35 C6 PULS A,B,U,PC   Point d'entrée pour formatage QDD E041 34 46 PSHS U,B,A   E043 33 8C C4 LEAU <\$E00A,PCR Point d'entrée traitement E046 86 01 LDA #\$01 Banque 1 demandée	EODC A7 A5         STA B,Y         courant à la place de "SCRATCH.DOS"           EODF 5A         DECB         de "SCRATCH.DOS"           EODF 2C F9         BGE \$EODA         ECTI le secteur catalogue           EOE1 8D 75         BSR \$E158         Ecrit le secteur catalogue           EOE3 25 13         BCS \$EOF8         Si erreur de disque, sort           Sauvegarde de la FAT         EOE5 86 02         LDA #\$02
E048 8D 52 BSR \$E09C Exécution programme E04A 35 C6 PULS A,B,U,PC   Point d'entrée pour chargement de la FAT floppy E04C 33 8C BE LEAU <\$E00D,PCR Point d'entrée traitement E04F 86 02 LDA #\$02 Banque 2 demandée E051 8D 49 BSR \$E09C Exécution programme	E0B7       97       4C       STA       <\$4C
E053 IF 30 TER U,D Restaure le registre D E055 39 RTS   TER U,D Restaure le registre D E056 33 8C B7 LEAU <\$E010,PCR Point d'entrée traitement E059 86 02 LDA #\$02 Banque 2 demandée E05B 8D 3F BSR \$E09C Exécution programme E05D IF 30 TER U,D Restaure le registre D	EUF2 8D 64 BSR \$E158   de la FAT EUF4 25 02 BCS \$EUF8 Si erreur de disque, sort EUF6 0F F0 CLR <\$F0 Clôture du fichier effectuée EUF8 39 RTS  Swap d'une FAT double densité EUF9 34 07 PSHS B,A,CC
RTS	BOFB 9E ED
E069 39 RTS Point d'entrée pour écriture d'un secteur sur floppy E06A 33 8C A9 LEAU <\$E016,PCR Point d'entrée traitement E06D 86 02 LDA #\$02 Banque 2 demandée E06F 8D 2B BSR \$E09C Exécution programme E071 1F 30 TFR U,D Restaure le registre D	E10B 9C ED
E073 39 RTS Point d'entrée pour création d'un fichier sur floppy E074 33 8C A2 LEAU <\$E019,PCR Point d'entrée traitement E077 86 02 LDA #\$02 Banque 2 demandée E079 8D 21 BSR \$E09C Exécution programme E07B 1F 30 TFR U,D Restaure le registre D E07D 39 RTS	E113 0D 55
Point d'entrée pour allocation d'un bloc sur floppy EOTE 33 8C 9B	E121 20 02 BRA \$E125   début de secteur de FAT E123 9E 55 LDX <\$55   Initialise les E125 9F ED STX <\$ED pointeurs pour charger E127 9F 4F STX <\$4F   le secteur E129 86 02 LDA #\$02   Chargement E128 BD 31 BSR \$E15E   de la FAT
Point d'entrée pour initialisation d'un opération sur un bloc E088 33 8C 94 LEAU <\$E01F,PCR Point d'entrée traitement E08B 86 02 LDA #\$02 Banque 2 demandée E08D 8D 0D BSR \$E09C Exécution programme E08F 1F 30 TFR U,D Restaure le registre D E091 39 RTS Point d'entrée pour clôture d'écriture sur floppy	E12D 25 C9 BCS \$E0F8 \$i erreur disque, sort  E12F 0D 58 TST
E092 33 8C 8D LEAU <\$E022,PCR Point d'entrée traitement E095 86 02 LDA #\$02 Banque 2 demandée E097 8D 03 BSR \$E09C Exécution programme E099 1F 30 TFR U,D Restaure le registre D E09B 39 RTS   Secution Programme E09B 39 RTS   Secution Programme	Rétablissement de la FAT swapée E13C 9E ED LDX <\$ED   S'il s'agit E13E 0D 58 TST <\$58   d'une FAT E140 26 F9 BNE \$E13B   double densité, E142 30 88 80 LEAX <-\$80,X   repositionne le pointeur
E09C C6 02 LDB #\$02 Banque 2 E09E 34 04 PSHS B pour retour E0A0 A7 8D 07 34 STA >\$E7D8,PCR Commute banque ROM	E145 8D F2 BSR \$E139 de FAT en début de secteur E147 20 B0 BRA \$E0F9 et rétablit la FAT swapée

Chargement du premier secteur de catalog E149 86 03 LDA #\$03 E14B 9E E9 LDX <\$E9 E14D 9F 4F STX <\$4F E14F 8D 0D BSR \$E15E E151 25 E9 BCS \$E13C E153 39 RTS	N° du ler secteur catalogue   Pointeur sur buffer   catalogue initialisé   Chargement du secteur   Si erreur, rétablit la FAT   Sort sans erreur	E1E2 D1 EB	toléré, poursuit la recherche dans le catalogue Si flag de fichier non toléré, poursuit la recherche dans catalogue Stocke le premier bloc du fichier
Chargement d'un secteur E154 8D 0F BSR \$E165 E156 20 F9 BRA \$E151	Charge le secteur Si erreur, rétablit la FAT	E1F2 OF F5 CLR <\$F5 E1F4 AE 2E LDX \$0E,Y E1F6 9F F7 STX <\$F7 E1F8 10 9F FA STY <\$FA	Compteur de secteur à 0   Stocke le nombre d'octets   dans le dernier secteur   Stocke pointeur d'entrée
Routine de sauvegarde d'un secteur E158 86 08 LDA #\$08 E15A 8D 0B BSR \$E167 E15C 20 F3 BRA \$E151	Sauve le   secteur Si erreur, rétablit la FAT	E1FB D7 F9 STB <\$F9 E1FD 20 96 BRA \$E195 Création d'un fichier	Numéro secteur catalogue Sort sans erreur
Charge un secteur de la piste 20 E15E 97 4C STA <\$4C E160 C6 14 LDB #\$14 E162 4F CLRA E163 DD 4A STD <\$4A E165 86 02 LDA #\$02 E167 97 48 STA <\$48 E169 10 9E E9 LDY <\$E9 E16C 17 FE 95 LBSR \$E004 E16F 86 03 LDA #\$03 E171 39 RTS	Sélection du secteur  Piste 20 demandée  Lecture du secteur demandée Type d'opération programmé Initialise ptr buffer secteur Opération disquette standard Code "erreur d'entrée-sortie"	E1FF 10 9E ED LDY <\$ED E202 8D 6E BSR \$E272 E204 25 95 BCS \$E19B E206 D7 F6 STB <\$F6 E208 17 FF 3E LBSR \$E149 E20D 25 8C BCS \$E199 E20D 10 9E E9 LDY <\$E9 E210 8D C1 BSR \$E1D3 E212 E6 A4 LDB ,Y E214 27 21 BEQ \$E237 E216 86 05 LDA #\$05 E218 C1 FF CMPB #\$FF E21A 27 1B BEQ \$E237	Place libre dans dans la FAT ? Non, sort avec erreur Stocke le numéro de bloc Charge ler secteur catalogue Si erreur, sort Pointeur sur buffer catalogue Nombre d'entrées par secteurs Si l'entrée est effacée, prend la place. Code d'erreur Disque plein Si l'entrée est libre, prend la place.
Sortie si erreur E172 8D C8 E174 97 E5 STA <\$E5 E176 43 COMA E177 43 COMA E178 39 RTS	Rétablit la FAT si swapée, stocke erreur système, erreur dans CC et rétablit code d'erreur	E21C 31 A8 20 LEAY <\$20,Y E21F 30 1F LEAX -\$01,X E221 26 EF BNE E2212 E223 0C 4C INC <\$4C E225 96 4C LDA <\$4C E227 81 10 CMPA #\$10 E229 22 07 BHI E232	Si toujours pas d'entrée trouvée, passe à l'entrée suivante Si tous les secteurs de catalogue ont été passés en revue, erreur Disque Plein
Effacement du fichier courant E179 A6 2D LDA \$0D,Y E17B 97 F6 STA <\$F6 E17D 6F A4 CLR ,Y E17F 8D D7 BSR \$E158 E181 25 F1 BCS \$E174 E183 10 9E ED LDY <\$ED	Premier bloc du fichier sélectionné Elimine le nom du fichier Ecrit le secteur catalogue Si erreur disque, sort	E22B 17 FD D6 LBSR \$E004 E22E 86 03 LDA #\$03 E230 20 D9 BRA \$E20B Sortie si erreur "disque plein" E232 86 05 LDA #\$05 E234 7E F1 72 JMP \$F172	Charge secteur suivant Code "erreur d'entrée-sortie" Boucle avec ou sans erreur Code "disque plein" Sort avec erreur
E186 D6 F6 LDB <\$F6 E188 5C INCB E189 A6 A5 LDA B,Y E18B 6F A5 CLR B,Y E18D 6A A5 DEC B,Y E18F 1F 89 TFR A,B E191 81 CO CMPA #\$C0 E193 25 F3 BLO \$E188 E195 4F CLRA E196 39 RTS	Efface (met à \$FF) tous les blocs du fichier courant répertoriés dans la FAT	Mise à jour du fichier E237 9E E7 LDX <\$E7 E239 D6 F0 LDB <\$F0 E23B C1 03 CMPB #\$03 E23D 26 03 BNE \$E242 E23F 8E F0 AF LDX #\$F0AF E242 C6 0A LDB #\$0A E244 A6 85 LDA B,X E246 A7 A5 STA B,Y E248 5A DECB E249 2C F9 BGE \$E244	Si la sauvegarde avec écrasement est programmée, le fichier est nommé "SCRATCH.DOS" Recopie le nom de fichier dans le catalogue
Ouverture d'un fichier E197 8D BO BSR \$E149 E199 25 D9 BCS \$E174 E19B 25 D5 BCS \$E172 E19D 8D 34 BSR \$E1D3 E19F 10 9E E9 LDY \$E9 E1A2 DE E7 LDU \$E7	Charge ler secteur catalogue Si erreur disque, sort Si erreur disque, sort Compteur de noms dans X Init. ptr sur les entrées et sur nom de fichier	E24B 96 EB LDA	Recopie du type de fichier dans le catalogue Recopie du flag de fichier et du numéro de bloc courant dans le catalogue Sauve le secteur de catalogue
E1A4 D6 F0 LDB	Si la sauvegarde avec écrasement est programmée, le fichier recherché s'appelle "SCRATCH.DOS"  Si le nom est trouvé, récupère les paramètres. Si on se trouve en fin de catalogue, sortie du programme. Sinon, compare le nom de l'entrée avec nom de fichier demandé Passe à l'entrée suivante Si le dernier secteur du catalogue est atteint, sort du programme	E272 C6 50 LDB #80 E274 86 05 LDA #\$05 E276 C1 A0 CMPB #160	Si bloc > à 80,   ajuste l'offset du bloc   Si le bloc 0 est atteint,   recherche par symétrie   Si la place   est libre,   sort   Décrémente le bloc   d'office, mais si le bloc   est > à 80, rajoute 2 pour   établir une incrémentation   Au-delà du dernier bloc ?   Boucle pour test   libre dans la FAT (bloc de départ)   Offset de départ (80)   Code erreur disque plein   Si dernier test,
EICC 17 FE 35 LBSR \$E004 EICF 86 03 LDA #\$03 EID1 20 C8 BRA \$E19B Fixe le compteur d'entrées selon la dens EID3 8E 00 08 LDX #\$0008 EID6 0D 58 TST <\$58 EID8 27 02 BEQ \$EIDC EIDA 30 1C LEAX -\$04,X EIDC 39 RTS Sortie si fichier introuvable EIDD 5F CLRB EIDE 20 1B BRA \$E1FB  Récupération des paramètres du fichier	Sinon, secteur suivant Code "erreur d'entrée-sortie" Boucle avec ou sans erreur	E278 10 22 FE F8 LBHI \$E174 E27C A6 A5 LDA B,Y E27E 81 FF CMPA \$FFF E280 27 14 BEQ \$E296 E282 34 04 PSHS B E284 C0 50 SUBB \$#80 E286 50 NEGB E287 CB 50 ADDB \$#80 E288 A6 A5 LDA B,Y E28B 81 FF CMPA \$FFF E28D 27 05 BEQ \$E294 E28F 35 04 PULS B E291 5C INCB E292 20 E0 BRA \$E274	sort avec erreur   Si la place   est libre,   sort
E1E0 E6 2B LDB \$0B,Y	Si type de fichier non	E294 32 61 BRA \$E2/4 E294 32 61 LEAS \$01,S	survante Rétablit la pile

E296 6F A5 E298 5A E299 D7 F9 E29B 4F	CLR B,Y DECB STB <\$F9 CLRA	Valide la place du bloc   Ajuste et stocke   le numéro de bloc Sort sans erreur	E2A0 54 E2A1 DD FB E2A3 4C E2A4 97 F5	LSRB STD <\$FB INCA STA <\$F5	numéro de piste Initialisation du compteur de secteur
E29C 39	RTS		E2A6 24 02 E2A8 86 09	BCC \$E2AA LDA #\$09	Selon la parité du numéro de bloc, le premier secteur
Initiualisatio	on d'une opération sur	un bloc	E2AA 97 FA	STA <\$FA	est le secteur 1 ou 9
E29D D6 F6 E29F 4F	LDB <\$F6 CLRA	Numéro de bloc courant   Calcule le	E2AC 39	RTS	<u>'</u>

Identificateur de RomDisk (IDDISK)	ctets EOA8 35	03 TFR 1 04 PULS 1		xécute le programme rotège le registre X Retour en banque X
	du boot QDD	****** SYSTEME D'EXPI	LOITATION PHYSIQU	E DU QDD *************
Indirections standard sur les opérations logiques E00D 16 05 5A LBRA \$E56A Chargemen E010 16 05 84 LBRA \$E597 Ouverture E013 16 06 7E LBRA \$E694 Effacemen E016 16 05 71 LBRA \$E58A Ecriture E019 16 05 DA LBRA \$E586 Création E01C 16 06 31 LBRA \$E560 Allocation E01C 16 06 91 LBRA \$E583 Initialis E022 16 05 08 LBRA \$E52D Clôture d E01C Indirections standard sur les opérations physiques E025 16 00 CA LBRA \$E572	Lanc t de la FAT d'un fichier t d'un fichier t d'un fichier t d'un fichier 1 d'un fichier 1 d'un secteur 1 d'un bloc e opération sur bloc lécriture  standard QDD système QDD  EOCR 2 DAG EOCR EOCR EOCR EOCR EOCR EOCR EOCR EOCR	49	<pre> \$\$49     L \$\$E131     C \$\$E168     I \$\$\$50044</pre>	nitialisation registres ecteur 0 demandé hoix du lecteur nitialise en simple densité Secteur 68 (Boot QDD) sélectionné Ptr buffer secteur sélectionné it le secteur QDD tr buffer secteur ii erreur, sort tteint le lecteur
E030 86 00 LDA #\$00 Banque 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0	EOCF 31	8D 81 AC LEAY 20 PSHS 55 LDA 4 CA DEC C4 COM ADDA A3 E4 CMPU F5 BNE 20 PULS C4 CMPU BNE 20 BNE 20 C4 CMPU BNE 20 BNE 20 C4 CMPU BNE 20 CMPU BNE	\$627F,PCR  Y  #\$55  U  U  U  U  S  S  S  S  S  S  S  S  S	Limite du décodage en pile 'hecksum de départ Décode les données 'alcule le checksum Si pas fin du décodage, boucle établit la pile Si checksum incorrect, lance l'application cinon, exécute le boot
E041 34 46 PSHS U, B, A Point d'es E043 33 8C C4 LEAU <\$E00A, PCR Point d'es E046 86 01 LDA #\$01 Banque 1 c E048 8D 52 BSR \$E09C Exécution	ntrée traitement EOEC OF demandée	80 CLR 9F 00 1E JMP :	>[\$001E] L	lag "contrôleur absent" ance l'application à froid QDD réel
Point d'entrée pour chargement de la FAT floppy E04C 33 8C BE LEAU <\$E00D,PCR Point d'e E04F 86 02 LDA #\$02 Banque 2 : E051 8D 49 BSR \$E09C Exécution	ntrée traitement E0F4 8D E0F6 86 E0F8 20 programme	22 BSR S	\$E118 I #\$FF   \$E0FF	Initialise registres disque Flag pour opérations QDD avec secteur réel
E055 39 RTS     Point d'entrée pour ouverture d'un fichier floppy E056 33 8C B7 LEAU <\$E010,PCR Point d'e E059 86 02 LDA #\$02 Banque 2   E05B 8D 3F BSR \$E09C Exécution E05D 1F 30 TFR U,D Restaure E05F 39 RTS     Point d'entrée pour effacement d'un fichier sur fl E060 33 8C B0 LEAU <\$E013,PCR Point d'e E063 86 02 LDA #\$02 Banque 2	E0FA 34   E0FC 8D   Intrée traitement   E0FE 4F   Idemandée   Opér   Idemandée   E0FF 97   Idemandée   E101 DC   E103 34   E105 8D   E107 8D   E107 8D   E107 8D   E108 8D   E109 8D   E108 8D	7F PSHS 1 1A BSR CLRA ration système avec nur 4A STA 4B LDD 06 PSHS 1 2A BSR 3 04 BCS 4 4C BSR 4 41 BSR 4	J,Y,X,DP,B,A,CC E118	nitialise registres disque lag de secteur interprété
E069 39 RTS Point d'entrée pour écriture d'un secteur sur flop E06A 33 8C A9 LEAU <\$E016,PCR Point d'e E06B 86 02 LDA #\$02 Banque 2' E06F 8D 2B BSR \$E09C Exécution E071 1F 30 TFR U,D Restaure	E10D 35 Ey E10F DD ntrée traitement E111 35	4B STD 6 02 PULS 2 8A EXG 2 LSRA	A,CC R	Restaure DKTRK et DKSBC épile le CC estaure le CC it d'erreur dans CC
E077 86 02 LDA #\$02 Banque 2 0 E079 8D 21 BSR \$E09C Exécution E07B 1F 30 TFR U,D Restaure E07D 39 RTS	htrée traitement   E118   F	70 ANDA 1 8B TFR 2 8D 06 AE LEAX 4 8E CLR 84 CLR 07 STA FF LDA 04 STA 1	PC,D P \$70   A,DP   \$\$E700,PCR P \$4E E X R \$5CE   \$07,X   \$\$FF \$04,X	C dans D Initialise le DP M0=\$20 TO=\$60 tr sur registres disques ifface code d'erreur eset lecteur Séparateur de donnée avec compteur de \$4E Programme le mode données le mode "donnée" as de précompensation
E08B 86 02 LDA #\$02 Banque 2 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0	programme         E131 D6           Le registre D         E133 C5           E135 26         E137 33           ntrée traitement         E13B A6           lemandée         E13D A7           programme         E13F 97           le registre D         E141 E6           du traitement         E143 C5           du traitement         E145 26           cour         E148 39	FD BITB 12 BNE 8 BNE 8 BNE 12 BNE 12 BNE 15	<pre>\$49 \$\$FD \$EE149 \$\$E153,PCR T ,U \$02,X \$501,X \$\$40 \$E149</pre>	Si face impaire demandée, erreur "lecteur non prêt" able des bits de lecteurs Sélectionne le lecteur adéquat. Si disque QDD absent, erreur "lecteur non prêt" as d'erreur dans CC

	, ,	•
Fixe l'erreur de lecteur E149 86 10 LDA #\$10 E14B 16 01 BD LBRA \$E30B	Erreur "Lecteur non prêt" Fixe l'erreur	E1DB A6 01
Extinction du moteur du QDD E14E 86 00 LDA #\$00 E150 A7 02 STA \$02,X E152 39 RTS	Extinction du moteur QDD	E1E2 39 RTS    Fixe l'erreur de protection disquette  E1E3 86 01 LDA #\$01 Code "disquette protégée"  E1E5 16 01 23 LBRA \$E30B Fixe l'erreur
Table des bits de lecteurs E153 01 FCB \$01 E154 00 FCB \$00 E155 02 FCB \$02 E156 00 FCB \$00	Lecteur 0 Lecteur 1 (inusité) Lecteur 2 Lecteur 3 (inusité)	Recherche du secteur QDD
Traitement de l'opération QDD E157 96 48	Fonction demandée   Si reset du contrôleur demandé, traite   Si écriture d'um secteur demandée, traite   Si lecture d'un secteur	E1EE C6 E0
E163 10 26 01 35 LBNE \$E29C E167 39 RTS  Initialisation du contrôleur QDD  E168 86 43 LDA #'C  E16A 97 4E STA <\$4E  E16C 86 FF LDA #\$FF  E16E 97 58 STA <\$58	demandée, traite  "C" pour simple densité dans registre d'état Programme la simple densité	E1FC 27 0E   BEQ \$E20C
E170 6F 84 CLR ,X E172 39 RTS Ecriture d'un secteur QDD E173 96 4A LDA <\$4A	Reset lecteur Lit flag de secteur réel	E20C E6 01
E175 26 05 BNE \$17C E177 17 01 A3 LBSR \$231D E17A 25 5A BCS \$E1D6 E17C 17 00 5C LBSR \$E1DB E17F 25 55 BCS \$E1D6 E181 17 00 E3 LBSR \$E267 E184 25 50 BCS \$E1D6	Si réel, passe Recherche correspondance Si erreur, sort Teste protection en écriture Si disque protégé, sort Teste disponibilité lecteur Si erreur, sort	E214 2A F6
E186 34 01 PSHS CC E188 17 00 5D LBSR \$E1E8 E18B 25 4A BCS \$E1D7 E18D C6 FF LDB #\$FF E18F E7 04 STB \$04, X E191 86 06 LDA #\$06 E193 C6 04 LDB #\$04 E195 E7 84 STB ,X	Préserve les interruptions Recherche du secteur demandé Si erreur, sort   Initialise en   mode données 6 caractères à écrire   Initialise en   écriture MFM	Repérage du poids fort du numéro de secteur  E222 E6 84
E197 E6 84 LDB ,X E199 2A FC BPL \$E197 E198 C6 16 LDB #\$16 E19D E7 03 STB \$03,X E19F 4A DECA E1AO 26 F5 BNE \$E197	Attend fin de transmission Valeur pour un espace Ecrit le caractère pour les 6 caractères	1
Ecriture de l'identificateur de données E1A2 E6 84 LDB ,X E1A4 2A FC BPL \$E1A2 E1A6 C6 5A LDB #\$5A E1A8 E7 03 STB \$03,X E1AA D7 4A STB <\$4A Ecriture des données	Attend fin de transmission   Ecrit le marquage d'identificateur Initialise le checksum	E23C D7 4A STB
E1AC 86 80 LDA #\$80 E1AB E6 84 LDB ,X E1BO 2A FC BPL \$E1AE E1B2 E6 CO LDB ,U+ E1B4 E7 03 STB \$03,X E1B6 DB 4A ADDB \$\frac{1}{2}\$\$ \$44 E1B8 D7 4A STB \$\frac{1}{2}\$\$ \$44	128 caractères à écrire Attend fin de transmission Ecrit un caractère du secteur Mise à jour du checksum	September   State   State
E1BA 4A DECA E1BB 26 F1 SNE \$E1AE Ecriture du checksum des données E1BD E6 84 LDB ,X E1BF 2A FC BPL \$E1BD	Pour les 128 caractères  Attend fin de transmission	E251 20 AB BRA \$E1FE Lit à nouveau la piste  Fixe l'erreur de secteur  E253 86 04 LDA #\$04 Code "Erreur de secteur"  E255 16 00 B3 LBRA \$E30B Fixe l'erreur
E1C1 D6 4A LDB <\$4A E1C3 E7 03 STB \$03,X Clôture de l'écriture du secteur QDD E1C5 E6 84 LDB ,X E1C7 2A FC BPL \$E1C5 E1C9 C6 16 LDB #816	Ecrit le checksum de secteur  Attend fin de transmission	Temporisation de 110000µs E258 10 8E 35 B6 LDY #\$35B6 Valeur de temporisation E25C 20 04 BRA \$E262 Effectue la boucle Temporisation de 160000µs E25E 10 8E 4E 20 LDY #\$4E20 Valeur de temporisation
E1C9 C6 16 LDB #\$16 E1CB E7 03 STB \$03,X Sortie du programme E1CD E6 84 LDB ,X E1CF 2A FC BPL \$E1CD E1D1 6F 84 CLR ,X	Ecrit un espace  Attend fin de transmission Reset lecteur	E25E 10 8B 4E 20 LDY #\$4E20 Valeur de temporisation E262 31 3F LEAY -\$01,Y Boucle pour E264 26 FC BNE \$E262   temporisation  Lance le moteur ODD
E1D3 35 01 PULS CC E1D5 5F CLRB E1D6 39 RTS Sortie si erreur E1D7 35 01 PULS CC E1D9 43 COMA	Rétablit les interruptions Pas d'erreur dans CC Sortie avec ou sans erreur Dégel des interruptions Erreur dans CC	E267 8D DA   BSR   \$E273   Teste disponibilité lecteur   E269 25 07   BCS   \$E272   Si erreur, sort   E26B 81 12   CMPA   #\$12   Teste disponibilité immédiate   E26D 27 02   BEQ   \$E271   Si oui, sort   E26F 8D E7   BSR   \$E258   Si non, temporisation   E271 4F   CLRA   Pas d'erreur dans CC
ElDA 39 RTS  Test de protection en écriture		E272 39 RTS   Lance le lecteur QDD

E273 86 12 E275 D6 57	LDA LDB	#\$12 <\$57	Poids fort compteur d'essais	E31B 20 EE	BRA	\$E30B	Fixe l'erreur
E277 CA 40 E279 E7 02	ORB STB	#\$40 \$02,X	moteur du lecteur courant	Calcul des	correspondan LDA	ce des pistes et <\$4C	secteurs QDD Lit numéro de secteur
E27B E6 01 E27D C5 02	LDB BITB	\$01,X #\$02	Si le lecteur est est déjà disponible,	E31F 27 19 E321 81 10	BEQ CMPA	\$E33A #\$10	Si égal à 0   ou supérieur à 16,
E27F 26 15	BNE	\$E296	sort immédiatement	E323 22 15	BHI	\$E33A	erreur de contrôleur
Teste la dispon E281 4A	DECA			E325 C6 04 E327 3D	LDB MUL	#\$04	Sinon, force   l'entrelacement des
E282 10 27 FE C3 E286 10 8E 6C 80	LBEQ LDY	\$E149 #\$6C80	Si fin du décomptage,   (8 longue secondes!),	E328 DD 4C	STD r les routin	<\$4C es de calcul de m	secteurs QDD à 4 numéro de secteur
E28A 31 3F E28C 27 F3	LEAY BEQ	-\$01,Y \$E281	erreur de lecteur	E32A 96 4B E32C 81 02	LDA CMPA	<\$4B #\$02	Selon que le numéro de piste va de 0 à 2
E28E E6 01	LDB	\$01,X	Lit status	E32E 23 19	BLS	\$E349	ou
E290 C5 02 E292 27 F6	BITB BEQ	#\$02 \$E28A	Si lecteur pas disponible,   décomptage suivant	E330 C6 40 E332 81 14	LDB CMPA	#\$40 #\$14	de   3 à 19
Sortie du progr E294 8D C8	amme BSR	\$E25E	Temporisation	E334 25 09 E336 81 18	BLO CMPA	\$E33F #\$18	ou de 20 à 24,
E296 D6 57 E298 E7 02	LDB STB	<\$57 \$02,X	Active le moteur QDD	E338 23 4D E33A 86 40	BLS LDA	\$E387 #\$40	calcul de sect. différent Hors champ, sort avec
E29A 5F E29B 39	CLRB	V02/II	Pas d'erreur dans CC	E33C 16 FF CC	LBRA	\$E30B	erreur de contrôleur
	RTS			E341 23 5F	CMPA BLS	#\$08 \$E3A2	Selon que le numéro de   piste va de 3 à 8
Lecture d'un se E29C 96 4A	cteur QI LDA	D <\$4A	Lit flag de secteur réel	E343 81 0E E345 23 52	CMPA BLS	#\$0E \$E399	ou de 9 à 14 ou de 15 à 19,
E29E 26 04 E2A0 8D 7B	BNE BSR	\$E2A4 \$E31D	Si secteur réel, passe Recherche correspondance	E347 20 47 E349 81 00	BRA CMPA	\$E390 #\$00	calcul de sect. différent Selon que le numéro de
E2A2 25 72 E2A4 86 02	BCS LDA	\$E316 #\$02	Si erreur, sort	E34B 27 12 E34D 81 01	BEQ	\$E35F #\$01	piste est égal à 0 ou égal à 1
E2A6 34 02	PSHS	A	de lecture	E34F 27 07	CMPA BEQ	\$E358	calcul de sect. différent
E2A8 17 FF BC E2AB 25 67	LBSR BCS	\$E267 \$E314	Lance le lecteur Si erreur, sort	Piste 2 E351 DC 4C	LDD	<\$4C	Numéro de piste = 2
E2AD 34 01 E2AF 17 FF 36	PSHS LBSR	CC \$E1E8	Préserve les interruptions Recherche du secteur QDD	E353 83 00 02 E356 20 50	SUBD BRA	#\$0002 \$E3A8	alors Sect=(Sect*4)-2 Stocke numéro et sort
E2B2 25 5D	BCS	\$E311	Si erreur, sort	Piste 1 E358 DC 4C	LDD	<\$4C	
Passage préalab E2B4 86 03	LDA	#\$03	3 caractères à passer	E35A C3 01 3D	ADDD	#\$013D	Numéro de piste = 1   alors Sect=(Sect*4)+317
E2B6 E6 84 E2B8 2A FC	LDB BPL	,X \$E2B6	Attend fin de transmission	E35D 20 49 Piste 0	BRA	\$E3A8	Stocke numéro et sort
E2BA E6 03 E2BC 4A	LDB DECA	\$03,X	Lit caractère à perte   Pour les 3	E35F DC 4C E361 10 83 00 1	LDD O CMPD	<\$4C #\$0010	Si le numéro de piste est égal à 0 et selon que le
E2BD 26 F7	BNE nchronis	\$E2B6	caractères	E365 23 11 E367 10 83 00 2	BLS 0 CMPD	\$E378 #\$0020	numéro de secteur va de 1 à 4 ou de 5 à 8
E2BF 86 80	LDA	#\$80	128 caractères à lire	E36B 23 10	BLS	\$E37D	ou
E2C1 C6 18 E2C3 E7 84	LDB STB	#\$18 ,X	Initialise la lecture MFM   + synchro + séparateur	E36D 10 83 00 3 E371 23 0F	BLS	#\$0030 \$E382	de 9 à 12, calcul de sect. différent
E2C5 10 8E 03 00 E2C9 31 3F	LDY LEAY	#\$0300 -\$01,Y	Compteur pour détection   Si fin de décomptage,	E373 C3 01 50 E376 20 30	ADDD BRA	#\$0150 \$E3A8	Si piste=0 et 13<=Sect<=16 alors Sect=(Sect*4)+336
E2CB 27 4A E2CD E6 84	BEQ LDB	\$E317 ,X	erreur de piste Si synchronisation	E378 C3 01 7D E37B 20 2B	ADDD BRA	#\$017D \$E3A8	Si piste=0 et 1<=Sect<=4 alors Sect=(Sect*4)+381
E2CF C5 01 E2D1 27 F6	BITB BEO	#\$01 \$E2C9	non détectée,	E37D C3 01 6F E380 20 26	ADDD BRA	#\$016F \$E3A8	Si piste=0 et 5<=Sect<=8
E2D3 E6 03	LDB	\$03,X	synchro suivante Reset status	E382 C3 01 5E	ADDD	#\$015E	alors Sect=(Sect*4)+367   Si piste=0 et 9<=Sect<=12
Recherche le ma E2D5 31 3F	LEAY	-\$01,Y	Si fin de décomptage,	E385 20 21 Pistes 20,	BRA 21, 22, 23 e		alors Sect=(Sect*4)+350
E2D7 27 3E E2D9 E6 84	BEQ LDB	\$E317 ,X	erreur de piste Attend fin de	E387 80 14 E389 8D 23	SUBA BSR	#\$14 \$E3AE	Si le numéro de piste va de 20 à 24, la formule de
E2DB 2A F8 E2DD E6 03	BPL LDB	\$E2D5 \$03,X	transmission Lit le caractère	E38B 83 00 03 E38E 20 16	SUBD BRA	#\$0003 \$E3A6	calcul de secteur est (Sect*4)+((Piste-20)*64)-3
E2DF C1 5A E2E1 26 F2	CMPB	#\$5A	Si pas marquage	Pistes 15,	16, 17, 18 e	t 19	
E2E3 D7 4A	BNE STB	\$E2D5 <\$4A	identificateur, boucle   Met à jour le checksum	E392 8D 18	LDA BSR	#\$14 \$E3AC	Si le numéro de piste va de   15 à 19, la formule de
E2E5 C6 08 E2E7 E7 84	LDB STB	#\$08 ,X	Exclut la détection de la synchronisation	E394 83 00 02 E397 20 0D	SUBD BRA	#\$0002 \$E3A6	calcul de secteur est   (Sect*4)+((20-Piste)*64)-2
Lecture du sect E2E9 E6 84	eur QDD LDB	, Χ	Attend fin de	Pistes 9, 1 E399 86 0E	0, 11, 12, 1 LDA	3 et 14 #\$0E	Si le numéro de piste va de
E2EB 2A FC E2ED E6 03	BPL LDB	\$E2E9 \$03,X	transmission, Charge le caractère	E39B 8D 0F E39D 83 00 01	BSR SUBD	\$E3AC #\$0001	9 à 14, la formule de calcul de secteur est
E2EF E7 C0	STB	,U+ <\$4A	Ecrit le caractère   Met à jour le	E3A0 20 04	BRA	\$E3A6	(Sect*4)+((14-Piste)*64)-1
E2F3 D7 4A	ADDB STB	<\$4A	checksum secteur	E3A2 86 08	, 5, 6, 7 et LDA	#\$08	Entrée pour 3<=Piste<=8
E2F5 4A E2F6 26 F1	DECA BNE	\$E2E9	Pour les 128 caractères	E3A4 8D 06 E3A6 D3 4A	BSR ADDD	\$E3AC <\$4A	Ajoute l'offset de secteur
Test de validit E2F8 E6 84	é du che LDB	ecksum ,X	Attend fin de	E3A8 DD 4C E3AA 4F	STD CLRA	<\$4C	Pas d'erreur dans CC
E2FA 2A FC E2FC E6 03	BPL LDB	\$E2F8 \$03,X	transmission Lit le caractère	E3AB 39	RTS	épart du secteur	
E2FE 35 03	PULS	CC,A	Rétablit les interruptions	E3AC 90 4B	SUBA	<\$4B	Coloul offset sestous
E300 6F 84 E302 D1 4A	CLR CMPB	, X <\$4A	Reset lecteur   Si checksum correct,	E3AF DD 4A	MUL STD	<\$4A	Calcul offset secteur
E304 27 10 E306 4A	BEQ DECA	\$E316	sort sans erreur   Nouvelle tentative	E3B1 DC 4C E3B3 39	LDD RTS	<\$4C	Récupère numéro réel
E307 26 9D E309 86 08	BNE LDA	\$E2A6 #\$08	de lecture   Fixe l'erreur	Formatage d	e la disquet	te du ODD	
E30B 97 4E E30D 6F 84	STA CLR	<\$4E ,X	sur les données Reset du lecteur	E3B4 34 7F E3B6 17 FD 5F	PSHS LBSR	U,Y,X,DP,B,A,CC \$E118	C   Initialise registres disque
E30F 43	COMA	, n	Erreur dans CC	E3B9 17 FD 75	LBSR	\$E131	Teste disponibilité lecteur
E310 39 Sortie si secte			1	E3BC 25 22 E3BE 17 FE 1A	BCS LBSR	\$E3E0 \$E1DB	Si non, erreur de lecteur Teste protection disquette
E311 35 01 E313 43	PULS COMA	CC	Rétablit les interruptions Erreur dans CC	E3C1 25 1D E3C3 8D 25	BCS BSR	\$E3E0 \$E3EA	Si protection, sort Init. buffer FAT pour QDD
E314 35 02 E316 39	PULS RTS	A	Rétablit la pile	E3C5 86 02 E3C7 34 02	LDA PSHS	#\$02 A	2 tentatives de formatage
Sortie si synch	ronisati		Détablit les intermentions	E3C9 8D 3E	BSR	\$E409	Retour en début de piste QDD
E317 35 03 E319 86 02	PULS LDA	CC,A #\$02	Rétablit les interruptions Code "erreur de piste"	E3CB 25 13 E3CD 17 00 42	BCS LBSR	\$E3E0 \$E412	Si erreur, sort Formatage de la piste QDD

E3D0 17 00 D1	LBSR \$E4A4	Vérification du formatage	E492 31 3F	LEAY	-\$01,Y	У
E3D3 35 02	PULS A		E494 26 F6		\$E48C	fois
E3D5 24 05 E3D7 4A	BCC \$E3DC DECA	Si vérification ok, sort   Si pas dernière tentative,	E496 39 Ecriture du sect	RTS eur de FA	Т	
E3D8 26 ED	BNE \$E3C7	nouvelle tentative	E497 DE 4F	LDU	<\$4F	Ptr buffer secteur
E3DA 20 04 E3DC 86 19	BRA \$E3E0 LDA #\$19	Sinon, sort avec erreur   Numéro de piste	E499 4F E49A 8D EC	CLRA BSR	\$E488	Premier caractère à 0 Ecrit le caractère
E3DE 97 4B	STA <\$4B	25 initialisé	E49C 81 8C		#\$8C	Si fin de FAT,
E3E0 17 FD 6B	LBSR \$E14E	Éteint le moteur	E49E 27 CA		\$E46A	retour au formatage
E3E3 35 02 E3E5 1E 8A	PULS A EXG A,CC	Récupère CC Restaure CC	E4A0 A6 C0 E4A2 20 F6	LDA BRA	,U+ \$E49A	Lit caractère de FAT Sauve caractère de FAT
E3E7 44	LSRA	Bit d'erreur dans CC	***			
E3E8 35 FE	PULS A,B,DP	,X,Y,U,PC	Vérification du E4A4 10 8E 00 00		#\$0000	Initialise numéro de secteur
Initialise le l			E4A8 31 21	LEAY	\$01,Y	Secteur suivant
E3EA DE 4F E3EC CC 28 FF	LDU <\$4F LDD #\$28FF	Ptr buffer secteur   Initialise lère partie de	E4AA 10 9F 4C E4AD DE 4F		<\$4C <\$4F	dans secteur courant Ptr buffer FAT
E3EF 8D 12	BSR \$E403	FAT (40 blocs à \$FF)	E4AF 17 FD B5		\$E267	Teste disponibilité lecteur
E3F1 CC 02 FE	LDD #\$02FE		E4B2 25 69		\$E51D	Si erreur, sort
E3F4 8D 0D E3F6 CC 08 FF	BSR \$E403 LDD #\$08FF	(2 blocs à \$FE)   Initialise la suite de la	Recherche du sec E4B4 34 01		cc	Préserve interruptions
E3F9 8D 08	BSR \$E403	FAT (8 blocs à \$FF)	E4B6 17 FD 2F		\$E1E8	Recherche du secteur
E3FB CC 4D FE E3FE 8D 03	LDD #\$4DFE BSR \$E403	Exclut le reste de la FAT (77 blocs à \$FE)	E4B9 25 63 E4BB CC 5A 80		\$E51E #\$5A80	Si erreur, sort   Initialisation de la
E400 CC 01 8C	LDD #\$018C		E4BE ED 03	STD	\$03,X	détection synchronisation
Ecriture du se	cteur STB ,U+	Pose l'état du bloc de FAT	E4C0 86 80 E4C2 C6 18		#\$80 #\$18	128 caractères à vérifier   Initialise la lecture MFM
E405 4A	DECA	Pour le nombre de	E4C4 E7 84		, X	+ synchro + séparateur
E406 26 FB E408 39	BNE \$E403 RTS	blocs convenus	Recherche de la E4C6 E6 84			Lit status
E400 37	KID	I	E4C8 C5 01		,X #\$01	Si pas de synchro,
Retour en débu		Tit la status	E4CA 27 FA		\$E4C6	boucle
E409 A6 01 E40B 85 02	LDA \$01,X BITA #\$02	Lit le status   Si pas fin de piste,	E4CC E6 03 Vérification du		\$03,X	Reset status
E40D 26 FA	BNE \$E409	boucle	E4CE C6 FF	LDB	#\$FF	Initialise en lecture
E40F 16 FE 61	LBRA \$E273	Retour en début de piste	E4D0 E7 04 E4D2 C6 08		\$04,X #\$08	de données Exclut la détection de
Formatage de la	a piste QDD		E4D4 E7 84	STB	, X	synchronisation
E412 34 01 E414 1A 50	PSHS CC ORCC #\$50	Préserve les interruptions Gel des interruptions	E4D6 10 9E 4C E4D9 10 8C 00 05		<\$4C #\$0005	Lit numéro de secteur   Si secteur de FAT,
E414 IA 50	LDU <\$4F	Ptr buffer secteur	E4DD 27 1E		\$E4FD	vérification spéciale
E418 E6 03	LDB \$03,X	Reset status	E4DF E6 84	LDB	, X	Attend fin de
E41A E6 84 E41C 2A FA	LDB ,X BPL \$E418	Attente	E4E1 2A FC E4E3 E6 03		\$E4DF \$03,X	transmission Lit le caractère
E41E E6 84	LDB ,X	préalable	E4E5 C1 FF	CMPB	#\$FF	Si pas \$FF,
E420 2A FC E422 C6 04	BPL \$E41E LDB #\$04	Initialise	E4E7 26 0F E4E9 4A	BNE DECA	\$E4F8	erreur de vérification   Pour les 128
E424 E7 84	STB ,X	l'écriture MFM	E4EA 26 F3	BNE	\$E4DF	caractères
Formate un sec	0118					
		Taille de l'amorge	Vérification de			Attend fin de
E426 10 8E 0A EC E42A 86 16	LDY #\$0AEC LDA #\$16	Taille de l'amorce   Ecrit l'amorce	Vérification de E4EC E6 84 E4EE 2A FC	LDB BPL	,X \$E4EC	Attend fin de transmission
E426 10 8E 0A EC E42A 86 16 E42C 8D 5E	LDY #\$0AEC LDA #\$16 BSR \$E48C	Ecrit l'amorce de piste	E4EC E6 84 E4EE 2A FC E4F0 E6 03	LDB BPL LDB	,X \$E4EC \$03,X	transmission Lit le caractère
E426 10 8E 0A EC E42A 86 16	LDY #\$0AEC LDA #\$16	Ecrit l'amorce	E4EC E6 84 E4EE 2A FC	LDB BPL LDB CLR	,X \$E4EC	transmission
E426 10 8E 0A EC E42A 86 16 E42C 8D 5E E42E 10 8E 00 00 E432 31 21 E434 10 9F 4C	LDY #\$0AEC LDA #\$16 BSR \$E48C LDY #\$0000 LEAY \$01,Y STY <\$4C	Ecrit l'amorce   de piste   Initialise numéro de secteur   Secteur suivant   dans secteur courant	E4EC E6 84 E4EE 2A FC E4F0 E6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A	LDB BPL LDB CLR CMPB BEQ	,X \$E4EC \$03,X ,X #\$DA \$E512	transmission Lit le caractère Reset lecteur Si checksum correct, secteur suivant
E426 10 8E 0A EC E42A 86 16 E42C 8D 5E E42E 10 8E 00 00 E432 31 21	LDY #\$0AEC LDA #\$16 BSR \$E48C LDY #\$0000 LEAY \$01,Y STY \$4C LDA #\$A5	Ecrit l'amorce   de piste   Initialise numéro de secteur   Secteur suivant   dans secteur courant   Ecrit le marquage	E4EC E6 84 E4EE 2A FC E4FO E6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A E4F8 86 20	LDB BPL LDB CLR CMPB BEQ LDA	,X \$E4EC \$03,X ,X #\$DA \$E512 #\$20	transmission Lit le caractère Reset lecteur   Si checksum correct,
E426 10 8E 0A EC E42A 86 16 E42C 8D 5E E42E 10 8E 00 00 E432 31 21 E434 10 9F 4C E437 86 A5 E439 8D 4D E43B 96 4C	LDY #\$0AEC LDA #\$16 BSR \$E48C LDY #\$0000 LEAY \$01,Y STY <\$4C LDA #\$A5 BSR \$E488 LDA <\$4C	Ecrit l'amorce   de piste   Initialise numéro de secteur   Secteur suivant   dans secteur courant   Ecrit le marquage   d'identificateur   Ecrit le poids fort	E4EC E6 84 E4EE 2A FC E4F0 E6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A E4F8 86 20 E4FA 16 FE 0E	LDB BPL LDB CLR CMPB BEQ LDA LBRA secteur d	,X \$E4EC \$03,X ,X #\$DA \$E512 #\$20 \$E30B e FAT	transmission Lit le caractère Reset lecteur Si checksum correct, secteur suivant Code "erreur de vérification" Sort avec erreur
E426 10 8E 0A EC E42A 86 16 E42C 8D 5E E42E 10 8E 00 00 E432 31 21 E434 10 9F 4C E437 86 A5 E439 8D 4D E43B 96 4C E43D 8D 49	LDY #\$0AEC LDA #\$16 BSR \$E48C LDY #\$0000 LEAY \$01,Y STY <\$4C LDA #\$A5 BSR \$E488 LDA \$24C BSR \$E488	Ecrit l'amorce   de piste	E4EC E6 84 E4EE 2A FC E4F0 E6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A E4F8 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84	LDB BPL LDB CLR CMPB BEQ LDA LBRA secteur d LDB	,X \$E4EC \$03,X ,X #\$DA \$E512 #\$20 \$E30B e FAT ,X	transmission Lit le caractère Reset lecteur Si checksum correct, secteur suivant Code "erreur de vérification" Sort avec erreur  Attend fin de
E426 10 8E 0A EC E42A 86 16 E42C 8D 5E E42E 10 8E 00 00 E432 31 21 E434 10 9F 4C E437 86 A5 E439 8D 4D E43B 96 4C E43D 8D 49 E43F 96 4D E441 8D 45	LDY #\$0AEC LDA #\$16 BSR \$248C LDY #\$0000 LEAY \$01, Y STY <\$4C LDA #\$35 BSR \$2488 LDA <\$4C BSR \$2488 LDA <\$4E BSR \$2488	Ecrit l'amorce de piste Initialise numéro de secteur Secteur suivant dans secteur courant Ecrit le marquage d'identificateur Ecrit le poids fort du numéro de secteur Ecrit le poids faible du numéro de secteur	E4EC E6 84 E4EE 2A FC E4F0 B6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A E4F8 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03	LDB BPL LDB CLR CMPB BEQ LDA LBRA secteur d LDB BPL LDB	,X \$E4EC \$03,X ,X #\$DA \$E512 #\$20 \$E30B e FAT ,X \$E4FD \$03,X	transmission Lit le caractère Reset lecteur Si checksum correct, secteur suivant Code "erreur de vérification" Sort avec erreur  Attend fin de transmission Si caractère lu <>0,
E426 10 8E 0A EC E42A 86 16 E42C 8D 5E E42E 10 8E 00 00 E432 31 21 E434 10 9F 4C E437 86 A5 E439 8D 4D E438 96 4C E43D 8D 49 E43F 96 4D E441 8D 45 E443 9B 4C	LDY #\$0AEC LDA #\$16 BSR \$E48C LDY #\$0000 LEAY \$01,Y STY <\$4C LDA #\$A5 BSR \$E488 LDA <\$4C BSR \$E488 LDA <\$4D BSR \$E488 ADDA <\$4S	Ecrit l'amorce   de piste	E4EC E6 84 E4EE 2A FC E4F0 E6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A E4F8 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4FF 2A FC E501 26 F3	LDB BPL LDB CLR CMPB BEQ LDA LBRA secteur d LDB BPL LDB BPL LDB BNE	,X \$E4EC \$03,X ,X #\$DA \$E512 #\$20 \$E30B e FAT ,X \$E4FD \$03,X \$84F8	transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur   Attend fin de   transmission   Si caractère lu <>0,   erreur de vérification
B426     10     8E     0A     EC       E42A     86     16     6       E42E     8D     5E     6     6     00     00       E4322     31     21     21     21     22     22     24	LDY #\$0AEC LDA #\$16 BSR \$248C LDY #\$0000 LEAY \$01,Y STY <\$4C LDA #\$45 BSR \$2488 LDA <\$4C BSR \$2488 ADDA <\$4C ADDA #\$45 BSR \$2488 ADDA #\$45 BSR \$2488 ADDA \$4C	Ecrit l'amorce   de piste     Initialise numéro de secteur     Secteur suivant     dans secteur courant     Ecrit le marquage     d'identificateur     Ecrit le poids fort     du numéro de secteur     Ecrit le poids faible     du numéro de secteur     Met à jour et     écrit le checksum     d'identificateur	E4EC E6 84 E4EE 2A FC E4F0 B6 03 E4F2 6F 84 E4F4 C1 DA E4F8 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E503 26 F3 E507 2A FC	LDB BPL LDB CLR CMPB BEQ LDA LBRA secteur d LDB BPL LDB BNE LDB BNE LDB BPL	X \$E4EC \$03,X ,X #\$DA \$E512 #\$20 \$E308 \$E FAT ,X \$E4FD \$03,X \$E4F8 ,X	transmission Lit le caractère Reset lecteur Si checksum correct, secteur suivant Code "erreur de vérification" Sort avec erreur  Attend fin de transmission Si caractère lu <>0, erreur de vérification Attend fin de transmission
E426 10 8E 0A EC E42A 86 16 E42C 8D 5E E42E 10 8E 00 00 E432 31 21 E434 10 9F 4C E437 86 A5 E439 8D 4D E43B 96 4C E43D 8D 49 E43F 96 4D E441 8D 45 E443 9B 4C E445 8B A5 E447 8D 3F E449 10 8E 00 07	LDY #\$0AEC LDA #\$16 BSR \$E48C LDY #\$0000 LEAY \$01,Y STY <\$4C LDA #\$A5 BSR \$E488 LDA <\$4D BSR \$E488 ADDA \$\$4C ADDA #\$A5 BSR \$E488 LDA \$\$4D AC ADDA #\$A5 BSR \$E488 ADDA #\$A5 BSR \$E488 ADDA #\$A5 BSR \$E488 ADDA #\$A5	Ecrit l'amorce de piste Initialise numéro de secteur Secteur suivant dans secteur courant Ecrit le marquage d'identificateur Ecrit le poids fort du numéro de secteur Ecrit le poids faible du numéro de secteur Met à jour et écrit le checksum d'identificateur Ecrit le checksum	E4EC E6 84 E4EE 2A FC E4F0 E6 03 E4F2 6F 84 E4F4 C1 DA E4F8 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E505 E6 84 E507 2A FC E509 E6 03	LDB BPL LDB CCLR CMPB BEQ LDA LBRA secteur d LDB BPL LDB BNE LDB BNE LDB BPL LDB BPL LDB	,X \$E4EC \$03,X ,X #\$DA \$E512 #\$20 \$E30B e FAT ,X \$E4FD \$03,X \$E458 ,X \$E33,X	transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur    Attend fin de   transmission   Si caractère lu <>0,   erreur de vérification   Attend fin de   transmission   Lit le caractère
B426     10     8E     0A     EC       E42A     86     16     BC       E42E     8D     5E     B42E     10     8E     00     00       E4322     31     21     B43A     10     9F     4C       E437     86     A5     A5     A5       E439     8D     4D     B4     A5       E43B     96     4C     A5     A5       E443     8D     49     A5     A5       E4443     9B     4C     A5     A5       E445     8B     A5     A5     A5       E447     8D     3F     B6     00     07       E449     10     8E     00     07       E441     8C     3B     3B	LDY #\$0AEC LDA #\$16 BSR \$248C LDY #\$0000 LEAY \$01,Y STY <\$4C LDA #\$45 BSR \$488 LDA <\$4C BSR \$2488 ADDA <\$4C ADDA #\$A5 BSR \$2488 ADDA #\$A5 BSR \$2488 LDY #\$0007 LDA #\$16 BSR \$2488 LDY #\$0007 LDA #\$16	Ecrit l'amorce de piste   Initialise numéro de secteur	E4EC E6 84 E4EE 2A FC E4F0 B6 03 E4F2 6F 84 E4F4 C1 DA E4F8 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E503 26 F3 E505 E6 03 E508 E1 C0 E50D 26 E9	LDB BPL LDB CLR CMPB BEQ LDA LBRA secteur d LDB BPL LDB BNE LDB BNE LDB BNE LDB BNE LDB BNE BNE LDB BNE BNE BNE LDB BNE BNE BNE BNE BNE BNE BNE BNE	X \$E4EC \$03,X ,X #\$DA \$E512 #\$20 \$E308 \$E FAT ,X \$E4FD \$03,X \$E4F8 ,X	transmission Lit le caractère Reset lecteur Si checksum correct, secteur suivant Code "erreur de vérification" Sort avec erreur  Attend fin de transmission Si caractère lu <>0, erreur de vérification Attend fin de transmission Lit le caractère Compare avec secteur de FAT Si erreur, sort
B426     10     8E     0A     EC       B42A     86     16     EC       B42C     8D     5E     E42E     10     8E     00     00       E432     31     21     21     21     22     22     22       E437     86     A5     A5     23     24     22 <td>LDY #\$0AEC LDA #\$16 BSR \$E48C LDY #\$0000 LEAY \$01,Y STY &lt;\$4C LDA #\$15 BSR \$E488 LDA &lt;\$4C BSR \$E488 LDA &lt;\$4C ADDA #\$35 BSR \$E488 LDA &lt;\$4C ADDA #\$35 BSR \$E488 LDA \$\$4C ADDA #\$355 BSR \$E488 LDY #\$0007 LDA #\$16 BSR \$E48C LDA #\$55</td> <td>Ecrit l'amorce de piste Initialise numéro de secteur Secteur suivant dans secteur courant Ecrit le marquage d'identificateur Ecrit le poids fort du numéro de secteur Ecrit le poids faible du numéro de secteur Met à jour et écrit le checksum d'identificateur Ecrit le checksum Ecrit le checksum Ecrit le checksum Ecrit le checksum Ecrit le checksum</td> <td>E4EC E6 84 E4EE 2A FC E4F0 E6 03 E4F2 6F 84 E4F4 C1 DA E4F8 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E503 26 F3 E505 E6 84 E507 2A FC E509 E6 03 E50B E1 C0 E50F 4A</td> <td>LDB BPL LDB CMPB BEQ LDA LBRA secteur d LDB BPL LDB BNE LDB BDL BDL</td> <td>,X \$E4EC \$03,X ,X #\$DA \$E512 #\$20 \$E30B e FAT ,X \$E4FD \$03,X \$E4FB ,X \$E4F8 ,X \$E505 \$03,X ,U+ \$E4F8</td> <td>transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur    Attend fin de   transmission   Si caractère lu &lt;&gt;0,   erreur de vérification   Attend fin de   transmission Lit le caractère Compare avec secteur de FAT Si erreur, sort   Pour les 128</td>	LDY #\$0AEC LDA #\$16 BSR \$E48C LDY #\$0000 LEAY \$01,Y STY <\$4C LDA #\$15 BSR \$E488 LDA <\$4C BSR \$E488 LDA <\$4C ADDA #\$35 BSR \$E488 LDA <\$4C ADDA #\$35 BSR \$E488 LDA \$\$4C ADDA #\$355 BSR \$E488 LDY #\$0007 LDA #\$16 BSR \$E48C LDA #\$55	Ecrit l'amorce de piste Initialise numéro de secteur Secteur suivant dans secteur courant Ecrit le marquage d'identificateur Ecrit le poids fort du numéro de secteur Ecrit le poids faible du numéro de secteur Met à jour et écrit le checksum d'identificateur Ecrit le checksum	E4EC E6 84 E4EE 2A FC E4F0 E6 03 E4F2 6F 84 E4F4 C1 DA E4F8 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E503 26 F3 E505 E6 84 E507 2A FC E509 E6 03 E50B E1 C0 E50F 4A	LDB BPL LDB CMPB BEQ LDA LBRA secteur d LDB BPL LDB BNE LDB BDL BDL	,X \$E4EC \$03,X ,X #\$DA \$E512 #\$20 \$E30B e FAT ,X \$E4FD \$03,X \$E4FB ,X \$E4F8 ,X \$E505 \$03,X ,U+ \$E4F8	transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur    Attend fin de   transmission   Si caractère lu <>0,   erreur de vérification   Attend fin de   transmission Lit le caractère Compare avec secteur de FAT Si erreur, sort   Pour les 128
B426     10     8E     0A     EC       E42A     86     16     EC       E42E     8D     5E     E42E     10     8E     00     00       E4322     31     21     E437     86     A5       E4379     8D     4D     E43B     96     4C       E43D     8D     49     E44F     8D     45       E4413     9B     4C     E44F     8B     A5       E4445     8B     A5     E44F     8D     3F       E449     10     8E     00     07       E44D     86     16     6     6A       E451     86     5A     E451     86     5A       E453     8D     33     E455     10     8E     00     05	LDY #\$0AEC LDA #\$16 BSR \$248C LDY #\$0000 LEAY \$01,Y STY <\$4C LDA #\$45 BSR \$488 LDA <\$4C BSR \$2488 ADDA <\$4C ADDA #\$A5 BSR \$2488 ADDA #\$A5 BSR \$2488 LDY #\$0007 LDA #\$16 BSR \$2488 LDY #\$0007 LDA #\$16	Ecrit l'amorce   de piste	E4EC E6 84 E4EE 2A FC E4F0 B6 03 E4F2 6F 84 E4F4 C1 DA E4F8 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E503 26 F3 E505 E6 03 E509 E6 03 E50B E1 C0 E50D 26 E9 E50F 4A E510 26 F3 Secteur suivant	LDB BPL LDB CMPB BEQ LDA LBRA secteur d LDB BPL LDB BNE LDB BDL BDL	,X \$E4EC \$03,X ,X #\$D0 \$E512 #\$20 \$E30B e FAT ,X \$E4FD \$03,X \$E4FD \$03,X \$F4F8 ,Y \$F505 \$03,X	transmission Lit le caractère Reset lecteur Si checksum correct, secteur suivant Code "erreur de vérification" Sort avec erreur  Attend fin de transmission Si caractère lu <>0, erreur de vérification Attend fin de transmission Lit le caractère Compare avec secteur de FAT Si erreur, sort Pour les 128 caractères
B426     10     8E     0A     EC       B42A     86     16     EC       B42C     8D     5E     E42E     10     8E     00     00       E432     31     21     21     21     22     22     22       E437     86     A5     23     24     22 <td>LDY #\$0AEC LDA #\$16 BSR \$E48C LDY #\$0000 LEAY \$01,Y STY &lt;\$4C LDA #\$15 BSR \$E488 LDA &lt;\$4C BSR \$E488 ADDA &lt;\$4C ADDA #\$35 BSR \$E488 LDY #\$0007 LDA #\$16 BSR \$E488 LDY #\$0007 LDA #\$16 CMPY #\$040</td> <td>Ecrit l'amorce de piste Initialise numéro de secteur Secteur suivant dans secteur courant Ecrit le marquage d'identificateur Ecrit le poids fort du numéro de secteur Ecrit le poids faible du numéro de secteur Met à jour et écrit le checksum d'identificateur Ecrit 10 espaces Ecrit le marquage de secteur Si le secteur</td> <td>E4EC E6 84 E4EE 2A FC E4F0 E6 03 E4F2 6F 84 E4F4 C1 DA E4F8 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E503 26 F3 E505 E6 84 E507 2A FC E501 E6 03 E50B E1 C0 E50B E1 C0 E50B E6 P9 E50F 4A E510 26 F3 Secteur suivant</td> <td>LDB BPL LDB CLR CMPB BEQ LDA LBRA Secteur d LDB BPL LDB BNE LDB BNE LDB EPL LDB BNE LDB BPL DBCA BNE</td> <td>,X \$E4EC \$03,X ,X #\$DA \$E512 #\$20 \$E30B e FAT ,X \$E4FD \$03,X \$E4FB ,X \$E3,X \$E4F8 ,X \$E505 \$E505</td> <td>transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur    Attend fin de   transmission   Si caractère lu &lt;&gt;0,   erreur de vérification   Attend fin de   transmission Lit le caractère Compare avec secteur de FAT Si erreur, sort   Pour les 128   caractères  Rétablit les interruptions</td>	LDY #\$0AEC LDA #\$16 BSR \$E48C LDY #\$0000 LEAY \$01,Y STY <\$4C LDA #\$15 BSR \$E488 LDA <\$4C BSR \$E488 ADDA <\$4C ADDA #\$35 BSR \$E488 LDY #\$0007 LDA #\$16 BSR \$E488 LDY #\$0007 LDA #\$16 CMPY #\$040	Ecrit l'amorce de piste Initialise numéro de secteur Secteur suivant dans secteur courant Ecrit le marquage d'identificateur Ecrit le poids fort du numéro de secteur Ecrit le poids faible du numéro de secteur Met à jour et écrit le checksum d'identificateur Ecrit 10 espaces Ecrit le marquage de secteur Si le secteur	E4EC E6 84 E4EE 2A FC E4F0 E6 03 E4F2 6F 84 E4F4 C1 DA E4F8 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E503 26 F3 E505 E6 84 E507 2A FC E501 E6 03 E50B E1 C0 E50B E1 C0 E50B E6 P9 E50F 4A E510 26 F3 Secteur suivant	LDB BPL LDB CLR CMPB BEQ LDA LBRA Secteur d LDB BPL LDB BNE LDB BNE LDB EPL LDB BNE LDB BPL DBCA BNE	,X \$E4EC \$03,X ,X #\$DA \$E512 #\$20 \$E30B e FAT ,X \$E4FD \$03,X \$E4FB ,X \$E3,X \$E4F8 ,X \$E505 \$E505	transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur    Attend fin de   transmission   Si caractère lu <>0,   erreur de vérification   Attend fin de   transmission Lit le caractère Compare avec secteur de FAT Si erreur, sort   Pour les 128   caractères  Rétablit les interruptions
B426     10     8E     0A     EC       E42A     86     16     B       E42E     8D     5E     E42E     10     8E     00     00       E432     31     21     E437     86     A5     E437     86     A5       E437     86     A5     E43B     96     4C     E43B     8D     49       E43B     8D     49     E44B     8D     49     E44B     8D     45       E441     8D     45     E44B     8D     45     E44F     8D     3F       E447     8D     3F     E44P     10     8E     00     07     07       E449     10     8E     00     07     8B     E451     86     5A     E451     86     5A     E451     86     5A     E452     8D     33     8B     5455     10     8E     00     05     E459     10     9C     4C     E452     27     39	LDY #\$0AEC LDA #\$16 BSR \$248C LDY #\$0000 LEAY \$01,Y \$TY <\$4C LDA #\$35 BSR \$2488 LDA <\$4C BSR \$2488 LDA <\$4C BSR \$2488 LDA \$540 BSR \$2488 LDA \$540 BSR \$2488 LDA #\$55 BSR \$2488 LDA #\$55 BSR \$2488 LDY #\$0007 LDA #\$55 BSR \$2488 LDY #\$0007 LDA #\$58 LDY #\$0007 LDA #\$58 BSR \$2486 LDY #\$0005 LDA #\$58 BSR \$2486 LDY #\$0005 LDA #\$58 BSR \$2486 LDY #\$0005 LDA #\$58 LDY #\$0005 LDA #\$58 LDY #\$0005 LDA \$540 LDA #\$58 LDY #\$0005 LDA \$540 LDA	Ecrit l'amorce   de piste	E4EC E6 84 E4EE 2A FC E4F0 E6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A E4F8 86 20 E4FA 16 FE 0E Vérification du E4FF 2A FC E501 E6 03 E501 E6 03 E502 E6 84 E507 2A FC E509 E6 03 E508 E1 C0 E50B E1 C0 E50B E1 C0 E50B E6 C3 E50B E1 C0 E50B E1 C0 E50B E1 C0 E50B E3 E50B E4 C4 E510 26 F3 E510 26 F3 E510 26 F3 E510 26 F3 E510 26 E9 E510 26 E9 E510 26 F3 Secteur suivant E512 35 01 E514 10 98 4C	LDB BPL LDB CLR CMPB BEQ LDA LDR LBRA Secteur d LDB BPL LDB BNE BNE BNE BNE BNE BNE BNE BNE BNE BN	,X \$E4EC \$03,X ,X #\$DA \$E512 #\$20 \$B30B e FAT ,X \$E4FD \$530X \$E4FD \$03,X \$54FB ,X \$E4FB ,X \$E505 CC <\$4C	transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur   Attend fin de   transmission   Si caractère lu <>0,   erreur de vérification   Attend fin de   transmission Lit le caractère Compare avec secteur de FAT Si erreur, sort   Pour les 128   caractères  Rétablit les interruptions Lit numéro de secteur
B426     10     8E     0A     EC       B42A     86     16     EC       B42C     8D     5E     E42E     10     8E     00     00       E432     31     21     21     22     22     22     22       E437     86     A5     23     24     22 <td>LDY #\$0AEC LDA #\$16 BSR \$E48C LDY #\$0000 LEAY \$01,Y STY &lt;\$4C LDA #\$15 BSR \$E488 LDA &lt;\$4C BSR \$E488 LDA &lt;\$4C ADDA #\$35 BSR \$E488 ADDA \$\$4C ADDA #\$5A5 BSR \$E488 LDY #\$0007 LDA #\$16 CMPY #\$0007 LDA #\$5A BSR \$E480 LDY #\$0007 LDA #\$5A</td> <td>  Ecrit l'amorce   de piste    </td> <td>E4EC E6 84 E4EE 2A FC E4F0 E6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A E4F8 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E503 26 F3 E505 E6 84 E507 2A FC E501 E6 03 E50B E1 C0 E50B E1 C0 E50B E6 F3 Secteur suivant E512 35 01 E514 10 9E 4C E517 10 8C 01 90 E51B 26 8B</td> <td>LDB BPL LDB CLR CMPB BEQ LDA LBRA Secteur d LDB BPL LDB BNE LDB BNE LDB BPL LDB CMPB BNE DECA BNE PULS LDY CMPY BNE BNE BNE</td> <td>,X \$E4EC \$03,X ,X #\$DA \$E512 #\$20 \$E30B e FAT ,X \$E4FD \$03,X \$E4FB ,X \$E3,X \$E4F8 ,X \$E505 \$E505</td> <td>transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur    Attend fin de   transmission   Si caractère lu &lt;&gt;0,   erreur de vérification   Attend fin de   transmission Lit le caractère Compare avec secteur de FAT Si erreur, sort   Pour les 128   caractères  Rétablit les interruptions</td>	LDY #\$0AEC LDA #\$16 BSR \$E48C LDY #\$0000 LEAY \$01,Y STY <\$4C LDA #\$15 BSR \$E488 LDA <\$4C BSR \$E488 LDA <\$4C ADDA #\$35 BSR \$E488 ADDA \$\$4C ADDA #\$5A5 BSR \$E488 LDY #\$0007 LDA #\$16 CMPY #\$0007 LDA #\$5A BSR \$E480 LDY #\$0007 LDA #\$5A	Ecrit l'amorce   de piste	E4EC E6 84 E4EE 2A FC E4F0 E6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A E4F8 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E503 26 F3 E505 E6 84 E507 2A FC E501 E6 03 E50B E1 C0 E50B E1 C0 E50B E6 F3 Secteur suivant E512 35 01 E514 10 9E 4C E517 10 8C 01 90 E51B 26 8B	LDB BPL LDB CLR CMPB BEQ LDA LBRA Secteur d LDB BPL LDB BNE LDB BNE LDB BPL LDB CMPB BNE DECA BNE PULS LDY CMPY BNE BNE BNE	,X \$E4EC \$03,X ,X #\$DA \$E512 #\$20 \$E30B e FAT ,X \$E4FD \$03,X \$E4FB ,X \$E3,X \$E4F8 ,X \$E505 \$E505	transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur    Attend fin de   transmission   Si caractère lu <>0,   erreur de vérification   Attend fin de   transmission Lit le caractère Compare avec secteur de FAT Si erreur, sort   Pour les 128   caractères  Rétablit les interruptions
B426     10     8E     0A     EC       E42A     86     16     B       E42E     8D     5E     B432     31     21       E437     86     A5     A5       E437     86     A5     A5       E439     8D     4D     A9       E43B     96     4C     A1       E43D     8D     49     A9       E441     8D     49     A9       E443     9B     40     A9       E444     8D     35     A9       E4447     8D     3F     A9       E4449     10     8E     00     07       E4447     8D     3B     A9       E4451     86     16     A9       E4452     8D     30     A9       E452     27     39     A9       E452     27     39     A9       E452     27     39     A9       E453     20     40     A9       E464     <	LDY #\$0AEC LDY #\$0AEC LDY #\$0000 LEAY \$01,Y STY <\$4C LDA #\$35 BSR \$E488 LDA <\$4C BSR \$E488 ADDA <\$4C ADDA #\$35 BSR \$E488 ADDA #\$55 BSR \$E488 ADDA #\$55 BSR \$E488 LDY #\$0007 LDA #\$55 BSR \$E48C	Ecrit l'amorce   de piste	E4EC E6 84 E4EE 2A FC E4F0 E6 03 E4F2 6F 84 E4F4 C1 DA E4F8 86 20 E4FA 16 FE 0B Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E503 26 F3 E505 E6 84 E507 2A FC E509 E6 03 E508 E1 C0 E50D 26 E9 E50F 4A E510 26 F3 Secteur suivant E512 35 01 E514 10 9E 4C E517 10 8C 01 90 E51B 26 8B E51D 39	LDB BPL LDB CLR CMPB BEQ LDA LBRA secteur d LDB BPL LDB BNE LDB CMPB BNE LDC CMPB BNE LDC BNE BNE LDY CMPY BNE RTS	X \$E4EC \$03,X ,X #\$DA \$E512 #\$20 \$E300 \$E FAT ,X \$E33,X \$E4FB ,X \$E4F8 ,X \$E4F8 \$C505 \$C0 \$CC \$CC \$4C #\$0190	transmission Lit le caractère Reset lecteur Si checksum correct, secteur suivant Code "erreur de vérification" Sort avec erreur  Attend fin de transmission Si caractère lu <>0, erreur de vérification Attend fin de transmission Lit le caractère Compare avec secteur de FAT Si erreur, sort Pour les 128 caractères Rétablit les interruptions Lit numéro de secteur Si pas dernier secteur,
B426     10     8E     0A     EC       B42A     86     16     EC       B42C     8D     5E     E42E     10     8E     00     00       E432     31     21     21     22     22     22     22       E437     86     A5     23     24     22 <td>LDY #\$0AEC LDA #\$16 BSR \$E48C LDY #\$0000 LEAY \$01,Y \$YSTY &lt;\$4C LDA #\$15 BSR \$E488 LDA \$4C BSR \$E488 LDA \$4C ADDA #\$35 BSR \$E488 ADDA \$54C ADDA #\$35 BSR \$E488 LDY #\$0007 LDA #\$16 CMPY \$54C BEQ \$24C BEQ</td> <td>  Ecrit l'amorce   de piste    </td> <td>E4EC E6 84 E4EE 2A FC E4F0 E6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A E4F8 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E503 26 F3 E505 E6 84 E507 2A FC E509 E6 03 E50B E1 C0 E50D 26 E9 E50F 4A E510 26 F3 Secteur suivant E512 35 01 E514 10 9E 4C E517 10 8C 01 90 E51B 26 8B E51D 39 Sortie si erreur E51E 35 01</td> <td>LDB BPL LDB CLR CMPB BEQ LDA LBRA Secteur d LDB BPL LDB BNE LDB BNE LDB BNE LDB BNE LDB CMPB BNE DECA BNE PULS LDY CMPY BNE RTS</td> <td>X \$E4EC \$03,X ,X #\$DA \$E512 #\$20 \$E300 \$E FAT ,X \$E33,X \$E4FB ,X \$E4F8 ,X \$E4F8 \$C505 \$C0 \$CC \$CC \$4C #\$0190</td> <td>  transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur    Attend fin de   transmission   Si caractère lu &lt;&gt;0,   erreur de vérification   Attend fin de   transmission Lit le caractère Compare avec secteur de FAT Si erreur, sort   Pour les 128   caractères  Rétablit les interruptions Lit numéro de secteur   Si pas dernier secteur,   secteur suivant   Rétablit les interruptions</td>	LDY #\$0AEC LDA #\$16 BSR \$E48C LDY #\$0000 LEAY \$01,Y \$YSTY <\$4C LDA #\$15 BSR \$E488 LDA \$4C BSR \$E488 LDA \$4C ADDA #\$35 BSR \$E488 ADDA \$54C ADDA #\$35 BSR \$E488 LDY #\$0007 LDA #\$16 CMPY \$54C BEQ \$24C BEQ	Ecrit l'amorce   de piste	E4EC E6 84 E4EE 2A FC E4F0 E6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A E4F8 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E503 26 F3 E505 E6 84 E507 2A FC E509 E6 03 E50B E1 C0 E50D 26 E9 E50F 4A E510 26 F3 Secteur suivant E512 35 01 E514 10 9E 4C E517 10 8C 01 90 E51B 26 8B E51D 39 Sortie si erreur E51E 35 01	LDB BPL LDB CLR CMPB BEQ LDA LBRA Secteur d LDB BPL LDB BNE LDB BNE LDB BNE LDB BNE LDB CMPB BNE DECA BNE PULS LDY CMPY BNE RTS	X \$E4EC \$03,X ,X #\$DA \$E512 #\$20 \$E300 \$E FAT ,X \$E33,X \$E4FB ,X \$E4F8 ,X \$E4F8 \$C505 \$C0 \$CC \$CC \$4C #\$0190	transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur    Attend fin de   transmission   Si caractère lu <>0,   erreur de vérification   Attend fin de   transmission Lit le caractère Compare avec secteur de FAT Si erreur, sort   Pour les 128   caractères  Rétablit les interruptions Lit numéro de secteur   Si pas dernier secteur,   secteur suivant   Rétablit les interruptions
B426     10     8E     0A     EC       E422A     86     16     EC       E42E     8D     5E     E43E     0     00       E4322     31     21     21       E437     86     A5     A5       E439     8D     4D     A6       E43D     8D     4D     A6       E43B     96     4C     A6       E43B     8D     49     A6       E441     8D     49     A6       E443     9B     4C     A6       E4443     8B     A5     A6       E4445     8B     A5     A6       E4449     10     8E     00     07       E444F     8D     3B     A6     16       E445     8D     3B     B6     5A       E455     10     8E     00     05       E455     10     8E     00     05       E455     10     8E     00     08       E462     86     FF       E464     8D     26       E466     86     DA       E464     8D     12       E464     8D     12       E464	LDY #\$0AEC LDY #\$0AEC LDY #\$0000 LEAY \$01,Y STY <\$4C LDA #\$35 BSR \$E488 LDA <\$4C BSR \$E488 ADDA <\$4C ADDA #\$35 BSR \$E488 ADDA #\$45 BSR \$E488 LDY #\$0007 LDA #\$55A BSR \$E48C LDA #\$50A BSR \$E48C LDA #\$55A BSR \$E48C LDA #\$50A BSR \$E48C LDA #\$5A	Ecrit l'amorce   de piste	E4EC E6 84 E4EE 2A FC E4F0 E6 03 E4F2 6F 84 E4F4 C1 DA E4F6 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E503 26 F3 E505 E6 84 E507 2A FC E509 E6 03 E508 E1 C0 E50D 26 E9 E50F 4A E510 26 F3 Secteur suivant E512 35 01 E514 10 9E 4C E517 10 8C 01 90 E51B 26 8B E51D 39 Sortie si erreur E51E 35 01 E552 43	LDB BPL LDB CLR CMPB BEQ LDA LBRA secteur d LDB BPL LDB BNE LDB CMPB BNE LDC CMPB BNE LDC CMPB BNE LDY CMPY ENE CMPY ENE CMPY ENE COMA	X \$E4EC \$03,X ,X \$E512 \$200 \$E300 \$E FAT ,X \$E33,X \$E4FB ,X \$E505 \$03,X ,U+ \$E4F8 \$E4F8 \$E4F8 \$E4F8 \$E4F8 \$E4F8	transmission Lit le caractère Reset lecteur Si checksum correct, secteur suivant Code "erreur de vérification" Sort avec erreur  Attend fin de transmission Si caractère lu <>0, erreur de vérification Attend fin de transmission Lit le caractère Compare avec secteur de FAT Si erreur, sort Pour les 128 caractères Rétablit les interruptions Lit numéro de secteur Si pas dernier secteur, secteur suivant
B426     10     8E     0A     EC       B42A     86     16     EC       B42C     8D     5E     E42E     10     8E     00     00       E432     31     21     21     22     22     22     22       E437     86     A5     23     24     22 <td>LDY #\$0AEC LDA #\$16 BSR \$E48C LDY #\$0000 LEAY \$01,Y \$YSTY &lt;\$4C LDA #\$15 BSR \$E488 LDA \$4C BSR \$E488 LDA \$4C ADDA #\$35 BSR \$E488 ADDA \$54C ADDA #\$35 BSR \$E488 LDY #\$0007 LDA #\$16 CMPY \$54C BEQ \$24C BEQ</td> <td>  Ecrit l'amorce   de piste    </td> <td>E4EC E6 84 E4EE 2A FC E4F0 E6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A E4F8 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E503 26 F3 E505 E6 84 E507 2A FC E509 E6 03 E50B E1 C0 E50D 26 E9 E50F 4A E510 26 F3 Secteur suivant E512 35 01 E514 10 9E 4C E517 10 8C 01 90 E51B 26 8B E51D 39 Sortie si erreur E51E 35 01</td> <td>LDB BPL LDB CLR CMPB BEQ LDA LBRA Secteur d LDB BPL LDB BNE LDB BNE LDB BNE LDB BNE LDB CMPB BNE DECA BNE PULS LDY CMPY BNE RTS</td> <td>X \$E4EC \$03,X ,X \$E512 \$200 \$E300 \$E FAT ,X \$E33,X \$E4FB ,X \$E505 \$03,X ,U+ \$E4F8 \$E4F8 \$C0 \$C0 \$C0 \$C0 \$C0 \$C0 \$C0 \$C0</td> <td>  transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur    Attend fin de   transmission   Si caractère lu &lt;&gt;0,   erreur de vérification   Attend fin de   transmission Lit le caractère Compare avec secteur de FAT Si erreur, sort   Pour les 128   caractères  Rétablit les interruptions Lit numéro de secteur   Si pas dernier secteur,   secteur suivant   Rétablit les interruptions</td>	LDY #\$0AEC LDA #\$16 BSR \$E48C LDY #\$0000 LEAY \$01,Y \$YSTY <\$4C LDA #\$15 BSR \$E488 LDA \$4C BSR \$E488 LDA \$4C ADDA #\$35 BSR \$E488 ADDA \$54C ADDA #\$35 BSR \$E488 LDY #\$0007 LDA #\$16 CMPY \$54C BEQ \$24C BEQ	Ecrit l'amorce   de piste	E4EC E6 84 E4EE 2A FC E4F0 E6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A E4F8 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E503 26 F3 E505 E6 84 E507 2A FC E509 E6 03 E50B E1 C0 E50D 26 E9 E50F 4A E510 26 F3 Secteur suivant E512 35 01 E514 10 9E 4C E517 10 8C 01 90 E51B 26 8B E51D 39 Sortie si erreur E51E 35 01	LDB BPL LDB CLR CMPB BEQ LDA LBRA Secteur d LDB BPL LDB BNE LDB BNE LDB BNE LDB BNE LDB CMPB BNE DECA BNE PULS LDY CMPY BNE RTS	X \$E4EC \$03,X ,X \$E512 \$200 \$E300 \$E FAT ,X \$E33,X \$E4FB ,X \$E505 \$03,X ,U+ \$E4F8 \$E4F8 \$C0 \$C0 \$C0 \$C0 \$C0 \$C0 \$C0 \$C0	transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur    Attend fin de   transmission   Si caractère lu <>0,   erreur de vérification   Attend fin de   transmission Lit le caractère Compare avec secteur de FAT Si erreur, sort   Pour les 128   caractères  Rétablit les interruptions Lit numéro de secteur   Si pas dernier secteur,   secteur suivant   Rétablit les interruptions
E426     10     8E     0A     EC       E42A     86     16     EC       E42E     8D     5E     E43E     0     0       E432     31     21     21       E437     86     A5     2439     8D     4D       E43B     96     4C     243D     8D     4D       E443     96     4D     24     24       E443     98     4C     24     24       E444     8D     3F     24     24       E445     8D     3F     24     24     24       E447     8D     3B     24     25     24     24       E445     8D     3B     24     25     24     24       E455     10     8E     00     05     25     24     26       E455     10     8E     00     05     25     26	LDY #\$0AEC LDA #\$16 BSR \$248C LDY #\$0000 LEAY \$01,Y \$71Y \$42 LDA #\$15 BSR \$2488 LDA \$4C BSR \$2488 ADDA \$4C ADDA #\$15 BSR \$2488 ADDA #\$45 BSR \$2488 ADDA \$4C ADDA #\$16 BSR \$2488 LDY #\$0007 LDA #\$16 BSR \$248C	Ecrit l'amorce   de piste	E4EC E6 84 E4EE 2A FC E4F0 E6 03 E4F2 6F 84 E4F4 C1 DA E4F6 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E503 26 F3 E505 E6 84 E507 2A FC E509 E6 03 E508 E1 C0 E50D 26 E9 E50F 4A E510 26 F3 Secteur suivant E512 35 01 E514 10 9E 4C E517 10 8C 01 90 E51B 26 8B E51D 39 Sortie si erreur E51E 35 01 E552 43	LDB BPL LDB CLR CMPB BEQ LDA LBRA secteur d LDB BPL LDB BNE LDB CMPB BNE LDC CMPB BNE LDC CMPB BNE LDY CMPY ENE CMPY ENE CMPY ENE COMA	X \$E4EC \$03,X ,X \$E512 \$200 \$E300 \$E FAT ,X \$E33,X \$E4FB ,X \$E505 \$03,X ,U+ \$E4F8 \$E4F8 \$C0 \$C0 \$C0 \$C0 \$C0 \$C0 \$C0 \$C0	transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur    Attend fin de   transmission   Si caractère lu <>0,   erreur de vérification   Attend fin de   transmission Lit le caractère Compare avec secteur de FAT Si erreur, sort   Pour les 128   caractères  Rétablit les interruptions Lit numéro de secteur   Si pas dernier secteur,   secteur suivant   Rétablit les interruptions
E426         10         8E         0A         EC           E42A         86         16         EC         E42E         8D         5E           E42E         10         8E         00         00         E432         31         21           E437         86         A5         E439         8D         4D         E43B         E43B         8D         4D         E43B         E43B         9B         4C         E43B         9B         4C         E443B         8D         4D         E4445         8B         A5         E4445         8B         A5         E4445         8B         A5         E4449         80         3F         E449         80         16         6         E444B         86         16         E444B         86         16         E445B         80         33         E455         10         80         00         05         E453         8D         33         E455         10         80         00         5         E459         10         9C         4C         E452         27         39         10         9C         4C         E452         27         39         10         9C         8D         E462         80 </td <td>LDY #\$0AEC LDA #\$16 BSR \$E48C LDY #\$0000 LEAY \$01,Y \$YSTY \$\frac{\$4C}{\$4C}\$ LDA \$\frac{\$4C}{\$4E}\$ LDA \$\frac{\$4E}{\$4E}\$ LDA \$\frac{\$4E}{\$4E}\$ LDA \$\frac{\$4E}{\$4E}\$ BSR \$\frac{\$44B}{\$4E}\$ BEQ \$\frac{\$44C}{\$4C}\$ BEQ \$\frac{\$44C}{\$4E}\$ BSR \$\frac{\$44B}{\$4E}\$ BSR \$\frac{\$44B}{\$4E}\$ BSR \$\frac{\$44B}{\$4E}\$ BSR \$\frac{\$44B}{\$4E}\$ BSR \$\frac{\$44B}{\$4B}\$ BSR \$\frac{{44B}{\$4B}\$ BSR \$\frac{{44B}{\$4</td> <td>  Ecrit l'amorce   de piste    </td> <td>E4EC E6 84 E4EE 2A FC E4F0 B6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A E4F8 86 20 E4FA 16 F0 0E Vérification du E4FD E6 84 E4FF 2A FC E501 B6 03 E503 26 F3 E505 E6 84 E507 2A FC E509 E6 03 E50B E1 C0 E50D 26 E9 E50F 4A E510 26 F3 Secteur suivant E512 35 01 E514 10 9E 4C E517 10 8C 01 90 E51B 26 8B E51D 39 Sortie si erreur E51E 35 01 E520 43 E521 39</td> <td>LDB BPL LDB CLR CMPB BEQ LDA LBRA Secteur d LDB BPL LDB BNE LDB BNE LDB BNE DECA BNE PULS LDY BNE RTS PULS COMPY BNE RTS</td> <td>X \$E4EC \$03,X X \$\$512 \$\$20B \$\$20B \$\$230B \$\$230B \$\$24FB ,X \$\$24FB ,X \$\$2505 \$\$23,X ,U+ \$\$24F8 \$\$2505 \$\$03,X ,U+ \$\$24F8 \$\$2505 \$\$2505 \$\$24F8 \$\$2505 \$\$2505 \$\$2505 \$\$2605 \$\$2</td> <td>  transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur    Attend fin de   transmission   Si caractère lu &lt;&gt;0,   erreur de vérification   Attend fin de   transmission Lit le caractère Compare avec secteur de FAT Si erreur, sort   Pour les 128   caractères  Rétablit les interruptions Lit numéro de secteur   Si pas dernier secteur,   secteur suivant   Rétablit les interruptions</td>	LDY #\$0AEC LDA #\$16 BSR \$E48C LDY #\$0000 LEAY \$01,Y \$YSTY \$\frac{\$4C}{\$4C}\$ LDA \$\frac{\$4C}{\$4E}\$ LDA \$\frac{\$4E}{\$4E}\$ LDA \$\frac{\$4E}{\$4E}\$ LDA \$\frac{\$4E}{\$4E}\$ BSR \$\frac{\$44B}{\$4E}\$ BEQ \$\frac{\$44C}{\$4C}\$ BEQ \$\frac{\$44C}{\$4E}\$ BSR \$\frac{\$44B}{\$4E}\$ BSR \$\frac{\$44B}{\$4E}\$ BSR \$\frac{\$44B}{\$4E}\$ BSR \$\frac{\$44B}{\$4E}\$ BSR \$\frac{\$44B}{\$4B}\$ BSR \$\frac{{44B}{\$4B}\$ BSR \$\frac{{44B}{\$4	Ecrit l'amorce   de piste	E4EC E6 84 E4EE 2A FC E4F0 B6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A E4F8 86 20 E4FA 16 F0 0E Vérification du E4FD E6 84 E4FF 2A FC E501 B6 03 E503 26 F3 E505 E6 84 E507 2A FC E509 E6 03 E50B E1 C0 E50D 26 E9 E50F 4A E510 26 F3 Secteur suivant E512 35 01 E514 10 9E 4C E517 10 8C 01 90 E51B 26 8B E51D 39 Sortie si erreur E51E 35 01 E520 43 E521 39	LDB BPL LDB CLR CMPB BEQ LDA LBRA Secteur d LDB BPL LDB BNE LDB BNE LDB BNE DECA BNE PULS LDY BNE RTS PULS COMPY BNE RTS	X \$E4EC \$03,X X \$\$512 \$\$20B \$\$20B \$\$230B \$\$230B \$\$24FB ,X \$\$24FB ,X \$\$2505 \$\$23,X ,U+ \$\$24F8 \$\$2505 \$\$03,X ,U+ \$\$24F8 \$\$2505 \$\$2505 \$\$24F8 \$\$2505 \$\$2505 \$\$2505 \$\$2605 \$\$2	transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur    Attend fin de   transmission   Si caractère lu <>0,   erreur de vérification   Attend fin de   transmission Lit le caractère Compare avec secteur de FAT Si erreur, sort   Pour les 128   caractères  Rétablit les interruptions Lit numéro de secteur   Si pas dernier secteur,   secteur suivant   Rétablit les interruptions
B426     10     8E     0A     EC       E42A     86     16     EC       E42E     8D     5E     E42E     10     8E     00     00       E432     31     21     21     22     23     24     24       E437     86     A5     2439     8D     4D     4D     24<	LDY #\$0AEC LDY #\$0AEC LDA #\$16 BSR \$248C LDY #\$0000 LEAY \$01,Y \$TY \$4C LDA #\$35 BSR \$2488 LDA \$4C BSR \$2488 LDA \$4C BSR \$2488 LDA \$4C BSR \$2488 LDA #\$16 BSR \$2488 LDY #\$0007 LDA #\$16 BSR \$2488 LDY #\$0007 LDA #\$16 BSR \$248C LDA #\$5A BSR \$248C LDA #\$16 BSR \$248C	Ecrit l'amorce   de piste	E4EC E6 84 E4EE 2A FC E4F0 B6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A E4F8 86 20 E4FA 16 F0 0E Vérification du E4FD E6 84 E4FF 2A FC E501 B6 03 E503 26 F3 E505 E6 84 E507 2A FC E509 E6 03 E50B E1 C0 E50D 26 E9 E50F 4A E510 26 F3 Secteur suivant E512 35 01 E514 10 9E 4C E517 10 8C 01 90 E51B 26 8B E51D 39 Sortie si erreur E51E 35 01 E520 43 E521 39	LDB BPL LDB CLR CMPB BEQ LDA LBRA Secteur d LDB BPL LDB BNE LDB BNE LDB BNE DECA BNE PULS LDY BNE RTS PULS COMPY BNE RTS	X \$E4EC \$03,X X \$\$512 \$\$20B \$\$20B \$\$230B \$\$230B \$\$24FB ,X \$\$24FB ,X \$\$2505 \$\$23,X ,U+ \$\$24F8 \$\$2505 \$\$03,X ,U+ \$\$24F8 \$\$2505 \$\$2505 \$\$24F8 \$\$2505 \$\$2505 \$\$2505 \$\$2605 \$\$2	transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur    Attend fin de   transmission   Si caractère lu <>0,   erreur de vérification   Attend fin de   transmission Lit le caractère Compare avec secteur de FAT   Si erreur, sort   Pour les 128   caractères  Rétablit les interruptions Lit numéro de secteur   Si pas dernier secteur,   secteur suivant   Rétablit les interruptions Erreur dans CC
E426         10         8E         0A         EC           E42A         86         16         EC         E42E         8D         5E           E42E         10         8E         00         00         E432         31         21           E437         86         A5         E439         8D         4D         E43B         E43B         8D         4D         E43B         E43B         9B         4C         E43B         9B         4C         E443B         8D         4D         E4445         8B         A5         E4445         8B         A5         E4445         8B         A5         E4449         80         3F         E449         80         16         6         E444B         86         16         E444B         86         16         E445B         80         33         E455         10         80         00         05         E453         8D         33         E455         10         80         00         5         E459         10         9C         4C         E452         27         39         10         9C         4C         E452         27         39         10         9C         8D         E462         80 </td <td>LDY #\$0AEC LDA #\$16 BSR \$E48C LDY #\$0000 LEAY \$01,Y \$YSTY \$\frac{\$4C}{\$4C}\$ LDA \$\frac{\$4C}{\$4E}\$ LDA \$\frac{\$4E}{\$4E}\$ LDA \$\frac{\$4E}{\$4E}\$ LDA \$\frac{\$4E}{\$4E}\$ BSR \$\frac{\$44B}{\$4E}\$ BEQ \$\frac{\$44C}{\$4C}\$ BEQ \$\frac{\$44C}{\$4E}\$ BSR \$\frac{\$44B}{\$4E}\$ BSR \$\frac{\$44B}{\$4E}\$ BSR \$\frac{\$44B}{\$4E}\$ BSR \$\frac{\$44B}{\$4E}\$ BSR \$\frac{\$44B}{\$4B}\$ BSR \$\frac{{44B}{\$4B}\$ BSR \$\frac{{44B}{\$4</td> <td>  Ecrit l'amorce   de piste    </td> <td>E4EC E6 84 E4EE 2A FC E4F0 B6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A E4F8 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E503 26 F3 E503 26 F3 E505 E6 84 E507 2A FC E509 E6 03 E50B E1 C0 E50D 26 E9 E50F 4A E510 26 F3 Secteur suivant E512 35 01 E514 10 9E 4C E517 10 8C 01 90 E51B 26 8B E51D 39 Sortie si erreur E51E 35 01 E520 43 E521 39</td> <td>LDB BPL LDB CLR CMPB BEQ LDA LERA Secteur d LDB BPL LDB BNE LDB BNE LDB BNE DECA BNE PULS CMPY BNE RTS COMA RTS</td> <td>X ,X \$E44EC \$03,X ,X #\$DA \$E512 #\$20 \$\$230 \$E FAT ,X \$E33,X \$E4FB ,X \$E4FB ,X \$E505 \$03,X ,U+ \$E4FB \$\$2505 \$CC \$\$4C #\$0190 \$E4AB</td> <td>transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur    Attend fin de   transmission   Si caractère lu &lt;&gt;0,   erreur de vérification   Attend fin de   transmission Lit le caractère Compare avec secteur de FAT   Si erreur, sort   Pour les 128   caractères  Rétablit les interruptions Lit numéro de secteur   Si pas dernier secteur,   secteur suivant   Rétablit les interruptions Erreur dans CC</td>	LDY #\$0AEC LDA #\$16 BSR \$E48C LDY #\$0000 LEAY \$01,Y \$YSTY \$\frac{\$4C}{\$4C}\$ LDA \$\frac{\$4C}{\$4E}\$ LDA \$\frac{\$4E}{\$4E}\$ LDA \$\frac{\$4E}{\$4E}\$ LDA \$\frac{\$4E}{\$4E}\$ BSR \$\frac{\$44B}{\$4E}\$ BEQ \$\frac{\$44C}{\$4C}\$ BEQ \$\frac{\$44C}{\$4E}\$ BSR \$\frac{\$44B}{\$4E}\$ BSR \$\frac{\$44B}{\$4E}\$ BSR \$\frac{\$44B}{\$4E}\$ BSR \$\frac{\$44B}{\$4E}\$ BSR \$\frac{\$44B}{\$4B}\$ BSR \$\frac{{44B}{\$4B}\$ BSR \$\frac{{44B}{\$4	Ecrit l'amorce   de piste	E4EC E6 84 E4EE 2A FC E4F0 B6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A E4F8 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E503 26 F3 E503 26 F3 E505 E6 84 E507 2A FC E509 E6 03 E50B E1 C0 E50D 26 E9 E50F 4A E510 26 F3 Secteur suivant E512 35 01 E514 10 9E 4C E517 10 8C 01 90 E51B 26 8B E51D 39 Sortie si erreur E51E 35 01 E520 43 E521 39	LDB BPL LDB CLR CMPB BEQ LDA LERA Secteur d LDB BPL LDB BNE LDB BNE LDB BNE DECA BNE PULS CMPY BNE RTS COMA RTS	X ,X \$E44EC \$03,X ,X #\$DA \$E512 #\$20 \$\$230 \$E FAT ,X \$E33,X \$E4FB ,X \$E4FB ,X \$E505 \$03,X ,U+ \$E4FB \$\$2505 \$CC \$\$4C #\$0190 \$E4AB	transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur    Attend fin de   transmission   Si caractère lu <>0,   erreur de vérification   Attend fin de   transmission Lit le caractère Compare avec secteur de FAT   Si erreur, sort   Pour les 128   caractères  Rétablit les interruptions Lit numéro de secteur   Si pas dernier secteur,   secteur suivant   Rétablit les interruptions Erreur dans CC
B426     10     8E     0A     EC       E42A     86     16     EC       E42E     10     5E     8E     00     00       E432     31     21     21       E437     86     A5     2439     8D     4D       E43B     96     4C     243D     8D     4D       E443     96     4D     24     24       E443     98     4C     24     24       E444     8D     3F     24     24       E445     8B     A5     24     24     24       E445     8D     3B     24     24     24     24       E445     8D     3B     33     24     24     24       E455     10     8E     00     05     24     24     24       E455     10     8E     00     05     24	LDY #\$0AEC LDA #\$16 BSR \$248C LDY #\$0000 LEAY \$01,Y \$TY \$44C LDA #\$35 BSR \$2488 LDA \$44C BSR \$2488 LDA \$44C BSR \$2488 LDA \$45A BSR \$2488 LDA #\$16 BSR \$2488 LDY #\$0007 LDA #\$16 BSR \$2488 LDY #\$0007 LDA #\$16 BSR \$2488 LDY #\$0005 CMPY \$44C LDA #\$5A5 BSR \$2488 LDY #\$0005 LDA #\$16 BSR \$2486 LDY #\$0190 BEQ \$2497 LDA #\$16 BSR \$2488 LDY #\$0190 BSR \$2488 LDY #\$0190 BSR \$2488 LDY \$44C CMPY \$544C CMPY \$544C S548 BSR \$2488 LDY \$548B SSR \$2488 LDY \$548B SSR \$248B LDY \$548B LDY \$548B SSR \$248B LDY \$548B SSR \$248B LDY \$548B SSR \$248B LDY \$548B LDY \$548B SSR \$248B LDY \$548B LDY \$548B SSR \$248B LDY \$548B SSR \$248B LDY \$548B LDY \$548B LDY \$548B SSR \$248B LDY \$548B SSR \$248B LDY \$548B LDY \$548B SSR \$248B S	Ecrit l'amorce   de piste   Initialise numéro de secteur   Secteur suivant   dans secteur courant   Ecrit le marquage   d'identificateur   Ecrit le poids fort   du numéro de secteur   Ecrit le poids faible   du numéro de secteur   Met à jour et   écrit le checksum   d'identificateur   Ecrit le marquage   desaces   Ecrit le marquage   de secteur   Si le secteur courant est   le secteur de FAT,   écrit le secteur de FAT   Sinon, écrit un   secteur   Ecrit le checksum   de secteur   Ecrit le secteur   Ecrit le secteur   Ecrit le secteur   Ecrit le checksum   de secteur   Ecrit le checksum   Ecrit un espace   Lit numéro de secteur   Si pas dernier secteur   secteur suivant   Ecrit un espace   Lit status   Si pas fin de piste,	E4EC E6 84 E4EE 2A FC E4F0 E6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A E4F8 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E503 26 F3 E505 E6 84 E507 2A FC E509 E6 03 E508 E1 C0 E50D 26 E9 E50F 4A E510 26 F3 Secteur suivant E512 35 01 E514 10 9E 4C E517 10 8C 01 90 E51B 26 8B E51D 39 Sortie si erreur E51E 35 01 E522 43 E521 39	LDB BPL LDB CLR CMPB BEQ LDA LBRA Secteur d LDB BPL LDB BNE LDB BNE LDB BNE LDB BNE CMPB BNE PULS LDP BNE PULS LDY RTS PULS COMA RTS	X ,X \$E44EC \$03,X ,X #\$DA \$E512 #\$20 \$\$230 \$E FAT ,X \$E33,X \$E4FB ,X \$E4FB ,X \$E505 \$03,X ,U+ \$E4FB \$\$2505 \$CC \$\$4C #\$0190 \$E4AB	transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur    Attend fin de   transmission   Si caractère lu <>0,   erreur de vérification   Attend fin de   transmission Lit le caractère Compare avec secteur de FAT   Si erreur, sort   Pour les 128   caractères  Rétablit les interruptions Lit numéro de secteur   Si pas dernier secteur,   secteur suivant   Rétablit les interruptions Erreur dans CC
B426     10     BE     0A     EC       B42A     86     16     EC       B42C     8D     5E     E42E     10     BE     00     00       E4322     31     21     E437     86     A5       E4339     8D     4D     E43B     96     4D       E43B     96     4D     E44B     8D     4D       E441     8D     49     E44F     8D     4D       E441     8D     40     E44F     8D     4D       E442     8D     4D     E44F     8D     8D       E445     8B     A5     E45B     60     07     E44B       E445     8B     A5     E45B     80     00     00     00     E45B     60     E45B     E45B     80     00     80     E45B     E45B     80     00     80     E46B     E46B     E46B     E46B     E46B     E46B     E47B     E47B     E47B     E47B     E47B     E4	LDY #\$0AEC LDA #\$16 BSR \$248C LDY #\$0000 LEAY \$01,Y \$517Y \$4C LDA #\$45 BSR \$2488 LDA \$44C BSR \$2488 ADDA \$4C ADDA #\$16 BSR \$2488 ADDA \$54C ADDA #\$0007 LDA #\$16 BSR \$2488 LDY #\$0007 LDA #\$16 BSR \$2488 LDY #\$0007 LDA #\$16 BSR \$248C LDA #\$5A BSR \$248C LDY #\$0007 LDA #\$16 BSR \$248C LDY #\$0100 LDA #\$5F BSR \$248C LDY #\$0100 LDA #\$16 BSR \$248C LDY #\$0100 LDA #\$16 BSR \$248C LDY #\$0100 BSR \$248C LDY \$243C BSR \$244B LDB \$01, X BITB #\$02 BNE \$247B	Ecrit l'amorce   de piste	E4EC E6 84 E4EE 2A FC E4F0 B6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A E4F8 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E503 26 F3 E505 E6 84 E507 2A FC E509 E6 03 E50B E1 C0 E50D 26 E9 E50F 4A E510 26 F3 Secteur suivant E512 35 01 E514 10 9E 4C E517 10 8C 01 90 E51B 26 8B E51D 39  ***************** SYST  Nom de fichier t E522 53 43 52 41 E526 54 43 48 20	LDB BPL LDB CLR CMPB BEQ LDA LBRA Secteur d LDB BPL LDB BNE LDB BNE LDB BNE LDB BNE CMPB BNE PULS LDP BNE PULS LDY RTS PULS COMA RTS	X \$E4EC \$03,X ,X \$\$512 \$\$20 \$\$200 \$\$200 \$\$230B \$\$24FD \$\$03,X \$\$24FD \$\$03,X \$\$24FB ,X \$\$2505 \$\$03,X ,U+ \$\$24F8 \$\$2505 \$\$03,X ,U+ \$\$24F8 \$\$2505 \$\$03,X ,U+ \$\$24F8 \$\$2505 \$\$24A8 \$\$2505 \$\$2	transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur    Attend fin de   transmission   Si caractère lu <>0,   erreur de vérification   Attend fin de   transmission Lit le caractère Compare avec secteur de FAT   Si erreur, sort   Pour les 128   caractères  Rétablit les interruptions Lit numéro de secteur   Si pas dernier secteur,   secteur suivant   Rétablit les interruptions Erreur dans CC
E426         10         8E         0A         EC           E42A         86         16         EC           E42E         8D         5E         E42E         10         8E         00         00           E432         31         21         E437         86         A5         E437         86         A5         E439         8D         4D         E43B         8D         4D         E443B         8D         4D         E443B         8D         4D         E4443B         8D         4D         E4443B         8D         4D         E4443B         8D         4D         E4443B         8B         4D         E4443B         8B         4D         E4443B         8B         4D         E4444         8D         3B         E4451B         8B         5B         E447B         8D         3B         E4451B         8B         3B         E453B         3B         E453B         3B         E4551B         8B         3B         E453B         3B         E4551B         8B         3B         E453B         BA         E446B         8B         8	LDY #\$0AEC LDY #\$0AEC LDY #\$16 BSR \$248C LDY #\$0000 LEAY \$01,Y \$TY \$\forall \text{\$4C} LDA #\$15 BSR \$248B LDA \$\forall \text{\$4C} BSR \$\forall \text{\$48} LDA \$\forall \text{\$4C} BSR \$\forall \text{\$48} LDA \$\forall \text{\$4DA} BSR \$\forall \text{\$48} LDY #\$0007 LDA #\$16 BSR \$\forall \text{\$48} LDY #\$0007 LDA #\$5A5 BSR \$\forall \text{\$48} LDY #\$0007 LDA #\$5A5 BSR \$\forall \text{\$48} LDY #\$0007 LDA #\$16 BSR \$\forall \text{\$497} LDA #\$16 BSR \$\forall \text{\$48} LDY \$\forall \text{\$4C} CMPY \$\forall \text{\$4C} CMPY #\$0190 BNE \$\forall \text{\$48} LDY \$\forall \text{\$497} LDA \$\forall \text{\$47B} CLR \$\forall \text{\$48B} CLR \$\forall \text{\$48B} CLR \$\forall \text{\$44B} CLR \$\forall \te	Ecrit l'amorce   de piste   Initialise numéro de secteur   Secteur suivant   dans secteur courant   Ecrit le marquage   d'identificateur   Ecrit le poids fort   du numéro de secteur   Ecrit le poids faible   du numéro de secteur   Met à jour et   écrit le checksum   d'identificateur   Ecrit le marquage   desaces   Ecrit le marquage   de secteur   Si le secteur courant est   le secteur de FAT,   écrit le secteur de FAT   Sinon, écrit un   secteur   Ecrit le checksum   de secteur   Ecrit le secteur   Ecrit le secteur   Ecrit le secteur   Ecrit le checksum   de secteur   Ecrit le checksum   Ecrit un espace   Lit numéro de secteur   Si pas dernier secteur   secteur suivant   Ecrit un espace   Lit status   Si pas fin de piste,	E4EC E6 84 E4EE 2A FC E4F0 B6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A E4F8 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E503 26 F3 E505 E6 84 E507 2A FC E509 E6 03 E508 E1 C0 E50D 26 E9 E50F 4A E510 26 F3 Secteur suivant E512 35 01 E514 10 9E 4C E517 10 8C 01 90 E51B 26 8B E51D 39 Sortie si erreur E51E 35 01 E522 43 E521 39  ******************* SYST  Nom de fichier t E522 53 43 52 41 E526 54 43 48 20 E52A 44 4F 53	LDB BPL LDB CLR CMPB BEQ LDA LBRA Secteur d LDB BPL LDB BNE LDB BNE LDB BNE LDB BNE LDB LDB ENE LDB ENE LDB ENE BNE BNE BNE PULS LDY CMPY BNE RTS PULS CMPY ENE ETS PULS CMPY ENE ETS EME DECA ETS EME COMA ETS EME DECA ETS EME COMA ETS EME EME DECA EME EME DECA EME EME EME EME EME EME EME EME EME EM	X \$E4EC \$03,X ,X \$\$512 \$\$20 \$\$200 \$\$200 \$\$230B \$\$24FD \$\$03,X \$\$24FD \$\$03,X \$\$24FB ,X \$\$2505 \$\$03,X ,U+ \$\$24F8 \$\$2505 \$\$03,X ,U+ \$\$24F8 \$\$2505 \$\$03,X ,U+ \$\$24F8 \$\$2505 \$\$24A8 \$\$2505 \$\$2	transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur    Attend fin de   transmission   Si caractère lu <>0,   erreur de vérification   Attend fin de   transmission Lit le caractère Compare avec secteur de FAT   Si erreur, sort   Pour les 128   caractères  Rétablit les interruptions Lit numéro de secteur   Si pas dernier secteur,   secteur suivant   Rétablit les interruptions Erreur dans CC
B426         10         BE         0A         EC           B42A         86         16         EC           B42C         8D         5E         E42E         10         8E         00         00           E4322         31         10         9F         4C         E437         86         A5         E439         8D         4D         E443         8D         4D         E443         8D         4D         E4443         8D         4D         E4443         9B         4C         E445         8B         AB         E4443         9B         4C         E445         8B         AB         E8         60         07         E444         8D         3B         E447         8D         3B         E447         8D         3B         E451         86         5A         E447         8D         3B         E451         86         5A         E452         8D         3B         E455         10         8E         00         07         E448         E452         8D         3B         E455         10         8E         00         07         E445         8D         3B         E455         10         8E         00         05         E452 <td>LDY #\$0AEC LDA #\$16 BSR \$248C LDY #\$0000 LEAY \$01,Y \$75TY &lt;\$4C LDA #\$45 BSR \$2488 LDA &lt;\$4C BSR \$2488 ADDA \$45 BSR \$2488 ADDA #\$5A BSR \$2488 ADDA #\$5A BSR \$2488 ADDA #\$5A BSR \$2488 ADDA #\$5A BSR \$2480 LDY #\$0007 LDA #\$16 BSR \$248C LDA #\$5A BSR \$248C LDA #\$5A BSR \$248C LDA #\$5A BSR \$248C LDA #\$5A BSR \$248C LDY #\$0007 LDA #\$16 BSR \$248C LDY #\$0007 LDA #\$16 BSR \$248C LDY #\$040C LDA #\$16 BSR \$248C LDY #\$040C LDA #\$16 BSR \$248C LDY #\$0190 BSR \$248C LDY \$</td> <td>Ecrit l'amorce de piste Initialise numéro de secteur Secteur suivant dans secteur courant Ecrit le marquage d'identificateur Ecrit le poids fort du numéro de secteur Ecrit le poids faible du numéro de secteur Met à jour et écrit le checksum d'identificateur Ecrit le checksum Ecrit le checksum Ecrit le checksum Ecrit le checksum C'identificateur Ecrit le secteur Si le secteur courant est Ecrit le secteur de FAT Sinon, écrit un secteur quelconque Ecrit le checksum de secteur Ecrit le checksum Ecrit le secteur courant Ecrit le checksum Ecrit le secteur Ecrit le secteur Ecrit le checksum Ecrit le checksum Ecrit le checksum Ecrit le secteur Ecrit le checksum Ecrit le checksum Ecrit le checksum Ecrit le secteur Ecrit le checksum Ecrit le secteur Ecrit le checksum Ecrit le secteur /td> <td>E4EC E6 84 E4EE 2A FC E4F0 B6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A E4F8 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E503 26 F3 E505 E6 84 E507 2A FC E509 E6 03 E50B E1 C0 E50D 26 E9 E50F 4A E510 26 F3 Secteur suivant E512 35 01 E514 10 9E 4C E517 10 8C 01 90 E51B 26 8B E51D 39  ***************** SYST  Nom de fichier t E522 53 43 52 41 E526 54 43 48 20 E52A 44 4F 53  Clôture d'écritu</td> <td>LDB BPL LDB CLR CMPB BEQ LDA LBRA Secteur d LDB BPL LDB BNE LDB BNE LDB BNE DECA BNE DECA BNE PULS CMPY BNE RTS COMA RTS  EME D'EXP</td> <td>X ,X \$E44EC \$03,X ,X #\$DA \$E512 #\$20 \$\$230B \$E30B \$E45B \$C33,X \$E44FB \$C33,X \$E44FB \$C33,X \$E44FB \$C505 \$C1 \$C2 \$C2 \$C2 \$C2 \$C2 \$C3 \$C3 \$C3 \$C3 \$C3 \$C3 \$C3 \$C3 \$C3 \$C3</td> <td>transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur    Attend fin de   transmission   Si caractère lu &lt;&gt;0,   erreur de vérification   Attend fin de   transmission Lit le caractère Compare avec secteur de FAT Si erreur, sort   Pour les 128   caractères  Rétablit les interruptions Lit numéro de secteur   Si pas dernier secteur,   secteur suivant  Rétablit les interruptions Erreur dans CC</td>	LDY #\$0AEC LDA #\$16 BSR \$248C LDY #\$0000 LEAY \$01,Y \$75TY <\$4C LDA #\$45 BSR \$2488 LDA <\$4C BSR \$2488 ADDA \$45 BSR \$2488 ADDA #\$5A BSR \$2488 ADDA #\$5A BSR \$2488 ADDA #\$5A BSR \$2488 ADDA #\$5A BSR \$2480 LDY #\$0007 LDA #\$16 BSR \$248C LDA #\$5A BSR \$248C LDA #\$5A BSR \$248C LDA #\$5A BSR \$248C LDA #\$5A BSR \$248C LDY #\$0007 LDA #\$16 BSR \$248C LDY #\$0007 LDA #\$16 BSR \$248C LDY #\$040C LDA #\$16 BSR \$248C LDY #\$040C LDA #\$16 BSR \$248C LDY #\$0190 BSR \$248C LDY \$	Ecrit l'amorce de piste Initialise numéro de secteur Secteur suivant dans secteur courant Ecrit le marquage d'identificateur Ecrit le poids fort du numéro de secteur Ecrit le poids faible du numéro de secteur Met à jour et écrit le checksum d'identificateur Ecrit le checksum Ecrit le checksum Ecrit le checksum Ecrit le checksum C'identificateur Ecrit le secteur Si le secteur courant est Ecrit le secteur de FAT Sinon, écrit un secteur quelconque Ecrit le checksum de secteur Ecrit le checksum Ecrit le secteur courant Ecrit le checksum Ecrit le secteur Ecrit le secteur Ecrit le checksum Ecrit le checksum Ecrit le checksum Ecrit le secteur Ecrit le checksum Ecrit le checksum Ecrit le checksum Ecrit le secteur Ecrit le checksum Ecrit le secteur Ecrit le checksum Ecrit le secteur	E4EC E6 84 E4EE 2A FC E4F0 B6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A E4F8 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E503 26 F3 E505 E6 84 E507 2A FC E509 E6 03 E50B E1 C0 E50D 26 E9 E50F 4A E510 26 F3 Secteur suivant E512 35 01 E514 10 9E 4C E517 10 8C 01 90 E51B 26 8B E51D 39  ***************** SYST  Nom de fichier t E522 53 43 52 41 E526 54 43 48 20 E52A 44 4F 53  Clôture d'écritu	LDB BPL LDB CLR CMPB BEQ LDA LBRA Secteur d LDB BPL LDB BNE LDB BNE LDB BNE DECA BNE DECA BNE PULS CMPY BNE RTS COMA RTS  EME D'EXP	X ,X \$E44EC \$03,X ,X #\$DA \$E512 #\$20 \$\$230B \$E30B \$E45B \$C33,X \$E44FB \$C33,X \$E44FB \$C33,X \$E44FB \$C505 \$C1 \$C2 \$C2 \$C2 \$C2 \$C2 \$C3	transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur    Attend fin de   transmission   Si caractère lu <>0,   erreur de vérification   Attend fin de   transmission Lit le caractère Compare avec secteur de FAT Si erreur, sort   Pour les 128   caractères  Rétablit les interruptions Lit numéro de secteur   Si pas dernier secteur,   secteur suivant  Rétablit les interruptions Erreur dans CC
E426         10         8E         0A         EC           E42A         86         16         EC           E42E         8D         5E         E42E         10         8E         00         00           E432         31         21         E437         86         A5         E437         86         A5         E439         8D         4D         E43B         8D         4D         E443B         8D         4D         E443B         8D         4D         E4443B         8D         4D         E4443B         8D         4D         E4443B         8D         4D         E4443B         8B         4D         E4443B         8B         4D         E4443B         8B         4D         E4444         8D         3B         E4451B         8B         5B         E447B         8D         3B         E4451B         8B         3B         E453B         3B         E453B         3B         E4551B         8B         3B         E453B         3B         E4551B         8B         3B         E453B         BA         E446B         8B         8	LDY #\$0AEC LDA #\$16 BSR \$248C LDY #\$0000 LEAY \$01,Y \$75TY <\$4C LDA #\$45 BSR \$2488 LDA <\$4C BSR \$2488 ADDA \$45 BSR \$2488 ADDA #\$5A BSR \$2488 ADDA #\$5A BSR \$2488 ADDA #\$5A BSR \$2488 ADDA #\$5A BSR \$2480 LDY #\$0007 LDA #\$16 BSR \$248C LDA #\$5A BSR \$248C LDA #\$5A BSR \$248C LDA #\$5A BSR \$248C LDA #\$5A BSR \$248C LDY #\$0007 LDA #\$16 BSR \$248C LDY #\$0007 LDA #\$16 BSR \$248C LDY #\$040C LDA #\$16 BSR \$248C LDY #\$040C LDA #\$16 BSR \$248C LDY #\$0190 BSR \$248C LDY \$	Ecrit l'amorce   de piste	E4EC E6 84 E4EE 2A FC E4F0 E6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A E4F8 86 20 E4FA 16 FE 0B Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E503 26 F3 E505 E6 84 E507 2A FC E509 E6 03 E50B E1 C0 E50D 26 E9 E50F 4A E510 26 F3 Secteur suivant E512 35 01 E514 10 9E 4C E517 10 8C 01 90 E51B 26 8B E51D 39 Sortie si erreur E51B 35 01 E522 43 E521 39  ***********************************	LDB BPL LDB CLR CMPB BEQ LDA Secteur d LDB Secteur d LDB BPL LDB BPL LDB BPL LDB BPL LDB BPL LDB BNE DECA BNE PULS CMPY BNE PULS CMPY SNE EME D'EXP CMPY SNE EME D'EXP	X \$E4EC \$03,X ,X \$\$512 \$\$20 \$\$200 \$\$200 \$\$230B \$\$24FD \$\$03,X \$\$24FD \$\$03,X \$\$24FB ,X \$\$2505 \$\$03,X ,U+ \$\$24F8 \$\$2505 \$\$03,X ,U+ \$\$24F8 \$\$2505 \$\$03,X ,U+ \$\$24F8 \$\$2505 \$\$24A8 \$\$2505 \$\$2	transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur    Attend fin de   transmission   Si caractère lu <>0,   erreur de vérification   Attend fin de   transmission Lit le caractère Compare avec secteur de FAT   Si erreur, sort   Pour les 128   caractères  Rétablit les interruptions Lit numéro de secteur   Si pas dernier secteur,   secteur suivant   Rétablit les interruptions Erreur dans CC
B426         10         BE         0A         EC           B42A         86         16         EC         BE         E42A         80         55         EE         B432         31         21         BD         55         EE         B432         31         21         BE         43         80         40         BE         437         86         A5         EE         439         80         40         BE         438         96         4C         BE         433         80         49         BE         443         80         49         BE         444         80         40         BE         40         60         64         80         80         80         BE         45         80         80         80         80         80         80         80         80         80         80         80         8	LDY #\$0AEC LDA #\$16 BSR \$248C LDY #\$0000 LEAY \$01,Y \$5TY \$4C LDA #\$45 BSR \$2488 LDA \$4C BSR \$2488 ADDA \$4C ADDA #\$45 BSR \$2488 ADDA \$54 ADDA \$54 BSR \$2488 ADDA \$54 ADDA #\$0007 LDA #\$16 BSR \$2488 LDY #\$0007 LDA #\$16 BSR \$2488 LDY #\$0007 LDA #\$16 BSR \$248C LDA #\$5A BSR \$248C LDA #\$5A BSR \$248C LDA #\$5A BSR \$248C LDA #\$5A BSR \$248C LDY #\$0100 LDA #\$5A BSR \$248C LDY #\$0100 LDA #\$5E BSR \$248C LDY #\$0100 LDA #\$5E BSR \$248C LDY #\$0100 LDA #\$16 BSR \$248C LDY #\$0100 BSR \$243C BSR \$	Ecrit l'amorce   de piste	E4EC E6 84 E4EE 2A FC E4F0 B6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A E4F8 86 20 E4FA 16 FE 0E Vérification du E4FD E6 84 E4F7 2A FC E501 E6 03 E503 26 F3 E505 E6 84 E507 2A FC E509 E6 03 E50B E1 C0 E50D 26 E9 E50F 4A E510 26 F3 Secteur suivant E512 35 01 E514 10 9E 4C E517 10 8C 01 90 E51B 26 8B E51D 39  ****************** SYST  Nom de fichier t E522 53 43 52 41 E526 54 43 48 20 E52A 44 4F 53  Clôture d'écritu E52D D6 F0 E52F C1 02 E531 27 23	LDB BPL LDB CLR CMPB BEQ LDA LBRA Secteur d LDB BPL LDB BNE LDB BNE DECA BNE DECA BNE PULS COMPY BNE RTS COMA RTS  EME D'EXP	X, X, SE4EC \$03, X, X, W \$503, X, X, W \$5512 \$530 \$62 \$633, X, X, X \$524FD \$03, X, Y,	transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur    Attend fin de   transmission   Si caractère lu <>0,   erreur de vérification   Attend fin de   transmission Lit le caractère Compare avec secteur de FAT Si erreur, sort   Pour les 128   caractères  Rétablit les interruptions Lit numéro de secteur   Si pas dernier secteur,   secteur suivant   Rétablit les interruptions Erreur dans CC
E426         10         8E         0A         EC           E422A         86         16         EC           E42E         8D         5E         E42E         10         8E         00         00           E432         31         21         E437         86         A5         E439         8D         4D         E4437         86         A5         E4439         8D         4D         E443B         8D         4D         E443B         8D         4D         E443B         8D         4D         E4443B         8D         4D         E4443B         8D         4D         E4443B         8D         4D         E4443B         8B         4D         E4443B         8B         4D         E4445B         8B         6B         E447B         8B         6B         AB         E445B         E445B         8B         6B         AB         E445B         E445B         BB         E455B         BB         E455B         BB         E455B         E455B         E455B         E455B         BB         E455B         E45B         E45B         E45B<	LDY #\$0AEC LDA #\$16 BSR \$248C LDY #\$0000 LEAY \$01,Y \$717 \$ \$4C LDA #\$35 BSR \$2488 LDA \$4C BSR \$2488 LDA \$4C BSR \$2488 LDA \$4C BSR \$2488 LDA \$5A5 BSR \$2488 LDA #\$16 BSR \$248C LDA #\$16 B	Ecrit l'amorce   de piste   Initialise numéro de secteur     Secteur suivant     dans secteur courant     Ecrit le marquage     d'identificateur     Ecrit le poids fort     du numéro de secteur     Ecrit le poids faible     du numéro de secteur     Met à jour et     écrit le checksum     d'identificateur     Ecrit le checksum     d'identificateur     Ecrit le secteur     Ecrit le secteur     Si le secteur courant est le secteur de FAT     Sinon, écrit un     secteur     Ecrit le checksum     de secteur     Ecrit le checksum     de secteur     Ecrit le secteur de FAT     Sinon, écrit un     secteur     Ecrit le checksum     de secteur     Ecrit le checksum     Ecrit le checksum     de secteur     Ecrit le checksum     Ecrit le checksum     de secteur     Ecrit le checksum     Ecrit le c	E4EC E6 84 E4EE 2A FC E4F0 E6 03 E4F2 6F 84 E4F4 C1 DA E4F6 27 1A E4F8 86 20 E4FA 16 FE 0B Vérification du E4FD E6 84 E4FF 2A FC E501 E6 03 E503 26 F3 E505 E6 84 E507 2A FC E509 E6 03 E50B E1 C0 E50D 26 E9 E50F 4A E510 26 F3 Secteur suivant E512 35 01 E514 10 9E 4C E517 10 8C 01 90 E51B 26 8B E51D 39 Sortie si erreur E51B 35 01 E522 43 E521 39  ***********************************	LDB BPL LDB CLR CMPB BEQ LDA LBRA secteur d LDB LBRA secteur d LDB BPL LDB BPL LDB BPL LDB BPL LDB BPL LDB BPL LDB BNE PULS CMPB BNE PULS CMPY BNE RTS  PULS COMA RTS  EME D'EXP  EME D'EXP	X \$E4EC \$03,X ,X #\$DA \$E512 #\$20 \$\$20 \$\$20 \$\$21 \$\$20 \$\$230 \$\$24FB ,X \$\$24FB ,X \$\$2505 \$\$03,X ,U+ \$\$24F8 \$\$2505 \$\$03,X ,U+ \$\$24F8 \$\$2505 \$\$03,X ,U+ \$\$24F8 \$\$2505 \$\$05 \$\$05 \$\$05 \$\$05 \$\$05 \$\$05 \$\$	transmission Lit le caractère Reset lecteur   Si checksum correct,   secteur suivant Code "erreur de vérification" Sort avec erreur   Attend fin de   transmission   Si caractère lu <>0,   erreur de vérification   Attend fin de   transmission Lit le caractère Compare avec secteur de FAT Si erreur, sort   Pour les 128   caractères  Rétablit les interruptions Lit numéro de secteur   Si pas dernier secteur,   secteur suivant   Rétablit les interruptions Erreur dans CC   UE ***********************************

E537 25 30 BCS E539 5D TSTB E53A 27 05 BEQ E53C 17 01 55 LBSR E53F 25 28 BCS E541 0C F0 INC E543 8D 52 BSR E545 25 22 BCS E547 C6 0A LDB E549 9E E7 LDX E549 9E E7 LDX E54B A7 A5 STA E54F 5A DECB E550 2C P9 BGE E550 2C P9 BGE E552 8D 36 BSR E554 25 13 BCS Sauvegarde de la FAT E556 86 02 LDA	\$E569 \$E541 \$E694 \$E569 \$E597 \$E569 #\$OA <\$E7 B,X B,Y \$E54B \$E58A \$E569	Si erreur disque, sort Fichier existe déjà? Non, pas d'effacement Effacement du fichier Si erreur, sort Retour en sauveg avec écrasmt Cherche fichier "SCRATCH.DOS" Si erreur, sort  Recopie le nom du fichier courant à la place de "SCRATCH.DOS"  Ecrit le secteur catalogue Si erreur de disque, sort	E5D6 E6 2B	paramètres du fichier LDB \$0B,Y CMPB <\$EB BME \$55BD LDB \$0C,Y CMPB <\$EC BME \$55BD LDB \$0D,Y STA \$4C LDA \$0D,Y STA \$F6 CLR \$55 LDX \$0E,Y STX \$F7 STY \$F7 STY \$FA STB \$\$F9 LBRA \$5577	Si type de fichier non toléré, poursuit la recherche dans le catalogue Si flag de fichier non toléré, poursuit la recherche dans catalogue Stocke le premier bloc du fichier Compteur de secteur à 0 Stocke le nombre d'octets dans le dernier secteur Stocke pointeur d'entrée Numéro secteur catalogue Sort sans erreur
E558 97 4C STA E55A C6 14 LDB E55C 4F CLRA E55D DD 4A STD E55F DC ED LDD E561 DD 4F STD E563 8D 25 BSR E565 25 02 BCS E567 OF FO CLR E569 39 RTS	<\$4C #\$14 <\$4A <\$ED <\$4F \$E58A \$E569 <\$F0	Programme la sauvegarde de la FAT  Ptr sur FAT Sauvegarde de la FAT 7 Si erreur de disque, sort6 Clôture du fichier effectuée	E5F9 8D 6F E5FB 25 9C E5FD D7 F6 S E5FF 17 FF 77 I E602 25 F7 E604 10 9E E9 I E607 8E 00 04 I E60A E6 A4 E60C 27 20	LDY	Bloc libre   dans la FAT ?   Non, sort avec erreur   Stocke le numéro de bloc   Charge ler secteur catalogue   Si erreur, sort   Pointeur sur buffer catalogue   Nombre d'entrées par secteurs   Si l'entrée est effacée,   prend la place.
Chargement de la FAT E56A 9E ED LDX E56C 9F 4F STX E56E 86 02 LDA E570 20 0D BRA  Fixe l'erreur moniteur	<\$ED <\$4F #\$02 \$E57F	Ptr sur buffer de FAT initialisé Secteur 2 demandé Charge la FAT	E610 C1 FF C E612 27 1A E E614 31 A8 20 I E617 30 1F I E619 26 EF E	LDA #\$05 CMPB #\$FF BEQ \$E62E LEAY <\$20,Y LEAX -\$01,X BNE \$E60A INC <\$4C	Code d'erreur Disque plein   Si l'entrée est libre,   prend la place.   Si toujours pas   d'entrée trouvée,   passe à l'entrée suivante   Si tous les secteurs
E572 97 E5 STA E574 43 COMA E575 43 COMA E576 39 RTS	<\$E5	Ecrit code dans DKSTA Erreur dans CC Rétablit code d'erreur	E61D 96 4C I E61F 81 10 C E621 22 07 E E623 17 F9 DE I	INC	de catalogue ont été passés en revue, erreur Disque Plein Charge secteur suivant Code "erreur d'entrée-sortie"
Sortie sans erreur E577 4F CLRA E578 39 RTS		Pas d'erreur dans CC	Sortie si erreur " E62A 86 05 I	BRA \$E602 "disque plein" LDA #\$05 BRA \$E5FB	Boucle avec ou sans erreur  Code "disque plein"  Sort avec erreur
Charge le premier secte E579 86 03 LDA E57B 9E E9 LDX E57D 9F 4F STX E57F 97 4C STA E581 C6 14 LDB E583 4F CLRA E584 DD 4A STD E586 86 02 LDA E588 20 02 BRA	ur de catalogue #\$03 <\$E9 <\$4F <\$4C #\$14 <\$4A #\$02 \$E58C	Secteur 3 demandé Buffer secteur initialisé Initialise secteur Piste 20 demandée Code pour lecture secteur Charge le secteur	E630 D6 F0 I E632 C1 03 E634 26 04 E E636 30 8D FE E8 I E63A C6 0A I E63C A6 85 E E63E A7 A5	hier LDX	Si la sauvegarde avec écrasement est programmée, le fichier est nommé "SCRATCH.DOS" Recopie le nom de fichier dans le cataloque
Routine pour sauvegarde E58A 86 08 LDA E58C 97 48 STA E58E 10 9E E9 LDY E591 17 FA 70 LBSR E594 86 03 LDA E596 39 RTS	d'un secteur #\$08 <\$48 <\$E9 \$E004 #\$03	Code pour écriture secteur Mise à jour de l'opération Initialise ptr buffer de FAT Exécute opération standard Code I/O Error initialisé	E641 2C F9 E643 96 EB I E645 A7 2B S E647 96 EC I E649 D6 F6 I E648 ED 2C S	BGE \$E63C LDA \$EB STA \$0B,Y LDA \$EC LDB \$F6 STD \$0C,Y LBRA \$E58A	Recopie du type de fichier dans le catalogue Recopie du flag de fichier et du numéro de bloc courant dans le catalogue Sauve le secteur de catalogue
Ouverture d'un fichier E597 8D E0 E598 8E 00 04 LDX E598 8E 00 04 LDX E598 10 9E E9 LDY E513 DE E7 LDU E533 D6 F0 LDB E553 726 04 BNE E547 26 04 BNE E548 52 C1 08 CMPB E558 27 18 BEQ E558 52 C1 RB E558 52 C1 RB E568 52 C1 RB E588 52 RB E589 31	\$E579 \$E572 #\$0004 <\$E9 <\$F0 #\$03 \$E5AD >\$E522,PCR #\$0B \$E5D6 B,Y #\$FF \$E5D3 ,U+ \$E5AE <\$20,Y -\$01,X \$E5A1 <\$4C #\$10 \$E5D3	Charge ler secteur catalogue Si erreur disque, sort Compteur de noms dans X Init. ptr sur les entrées et sur nom de fichier Si la sauvegarde avec écrasement est programmée, le fichier recherché s'appelle "SCRATCH.DOS"  Si le nom est trouvé, récupère les paramètres. Si on se trouve en fin de catalogue, sortie du programme. Sinon, compare le nom de l'entrée avec nom de fichier demandé Passe à l'entrée avec nom de suivante Si le dernier secteur du catalogue est atteint, sort du programme Sinon, secteur suivant Code "erreur d'entrée-sortie" Boucle avec ou sans erreur  Si fichier introuvable, secteur=0 et sort	Recherche chromatic E652 C1 28 E654 C2 0E E656 5D E657 27 11 E659 A6 A5 E65B 81 FF E65D 27 2D E65F 5A E660 C1 28 E662 23 F2 E664 CB 02 E666 C1 51 E668 20 ED E668 A6 A5 E670 C1 28 E670 C1 28 E670 C1 28 E670 C1 26 E670 E670 E670 E670 E670 E670 E670 E67	LDB <\$F6 ique d'un bloc libre de CMPB #40 BHI \$E664 TSTB BEQ \$E66A LDA B,Y CMPA #\$FF BEQ \$E68C DECB CMPB #40 BLS \$E656 ADDB #502 CMPB #81 BRA \$E657	Bloc de départ  ans la FAT (bloc quelconque)    Si bloc > à 40,   ajuste l'offset du bloc   Si le bloc 0 est atteint,   recherche par symétrie   Si la place   est libre,   sort   Décrémente le bloc   d'office, mais si le bloc   est > à 40, rajoute 2 pour   établir une incrémentation   Au-delà du dernier bloc ?   Boucle pour test   dans la FAT (bloc de départ)   Offset pour test à 0   Position en milieu de FAT   Code "erreur disque plein"   Si dernier test,   sort avec erreur   Si la place   est libre,   sort   Offset pour test symétrique   Si la place   est libre,   sort   Offset pour test symétrique   Place   suivante

E687 CB 2 E689 31 P E68C 6F P E68E 5A E68F D7 P E691 16 F	A8 D8 LEAY A5 CLR DECB F9 STB	<-40,Y	Rétablit l'offset Rétablit le pointeur Réserve la place du bloc   Ajuste et stocke   le numéro de bloc Sort sans erreur	E6A9 E6AB E6AD E6AF E6B1	6A A5 1F 89 81 C0 25 F3 20 DE	DEC TFR CMPA BLO BRA	B,Y A,B #\$C0 \$E6A4 \$E691	courant répertoriés dans la FAT Pas d'erreur dans CC
					Initialisation p	our opér	ation sur un bloc	
Effac	cement du fichier o	courant		E6B3	D6 F6	LDB	<\$F6	Numéro de bloc courant
E694 A6 2	2D LDA	\$0D,Y	Premier bloc du fichier	E6B5	4F	CLRA		Calcule le
E696 97 F	76 STA	<\$F6	sélectionné	E6B6	54	LSRB		numéro
E698 6F A	A4 CLR		Élimine le nom du fichier	E6B7	DD FB	STD	<\$FB	de piste
E69A 17 F	FE ED LBSR		Ecrit le secteur catalogue	E6B9	4C	INCA		Initialisation du compteur
E69D 25 8	BCS BCS	\$E62C	Si erreur disque, sort	E6BA	97 F5	STA	<\$F5	de secteur
E69F 10 9	BE ED LDY	<\$ED		E6BC	24 02	BCC	\$E6C0	Selon la parité du numéro
E6A2 D6 F	76 LDB	<\$F6	Efface	E6BE	86 09	LDA	#\$09	de bloc, le premier secteur
E6A4 5C	INCB		(met à \$FF)	E6C0	97 FA	STA	<\$FA	est le secteur 1 ou 9
E6A5 A6 A	A5 LDA	B,Y	tous les blocs	E6C2	39	RTS		
E6A7 6F A	A5 CLR	В, У	du fichier					

E000 E001 E002 E003 E004 E007 E00A  E00D E010 E013 E016 E019	Indirections sta 16 00 81 16 00 1B 16 03 1F	FCC FCC FCB indard su LBRA LBRA LBRA	k (IDDSIK) "D" "K" "D" \$28  r les opérations \$E088 \$E025 \$E320 r les opérations \$E5542 \$E508 \$E501 \$E638 \$E501 \$E638 \$E638	Fonctions standard Lancement du boot Formatage	E0B6 E0B9 E0BB E0BD E0BF E0C1 E0C5 E0C7 E0C9 E0CD	27 1B C6 D0 E7 84 17 00 A9 0F 58 97 57 A6 08 84 80 33 8D 00 09 D6 49 AA C5 A7 8D 07 0B 39 Table des bits 0 02 03 04	BEQ LDB STB LBSR CLR STA LDA ANDA LEAU LDB ORA STA RTS de lecteu FCB FCB	\$EOCD #\$DO ,X \$E162 <\$58 <\$57 \$08,X #\$80 \$EOCE,PCR <\$49 B,U \$E7D8,PCR	sort du programme   Code "Force Interrupt"   Lance l'opération   Temporisation   Temporisation "Registre "numéro de lecteur"   Récupère le bit de densité   Ptr sur registres disque   Lit numéro de lecteur   Ajourne bits de lecteur   Lecteur 0   Lecteur 1   Lecteur 1   Lecteur 2
E01F E022	16 06 D5 16 05 40	LBRA LBRA	\$E6F7 \$E565	Initialise opération sur bloc Clôture d'écriture				\$05 ne opération stan	TY I
	********** SYST  Lancement du boo 17 00 75 17 01 03 00F 49 17 00 7C 17 02 D9 25 4D 86 03 34 02 17 01 3D 0F 4A 0F 4B 0F 4B 0F 4B 0F 4B 30 8D 07 82 E6 84 17 01 AF 24 0B 86 0B 86 0B 86 0B 86 0B 86 0B 87 0F 88 0B 8		PLOITATION PHYSI  \$E09D \$E12E \$E30C \$E30C \$E30C \$E30C \$E30C \$E30C \$E4A \$V100 \$V20C \$	Initialise les registres Reset du contrôleur Lecteur O demandé Initialise bits lecteur Recherche de la piste 0 Si erreur, lance application 3 tentatives maximum Force en double densité Piste 0 demandée Secteur 1 demandé Ptr buffer de boot initialisé Ptr registres disque Lit status Lit le secteur, passe Sì déjà en simple densité, nouvelle tentative Limite de décodage en pile Valeur de départ checksum Décodage de la donnée Mise à jour du checksum Si pas fin du décodage, donnée suivante	EDD4 4 EDD6 6 EDD8 EDD8 EDD8 EDD8 EDD8 EDD8 ED	86 03 34 02 96 48 31 8D 00 52 85 01 26 30 31 8D 01 1E 85 02 26 28 31 8D 00 91 85 08 26 20 31 8D 02 18 85 20 26 18 31 8D 01 43 85 20 26 18 31 8D 01 43 85 20 26 18 31 8D 00 70 85 04 26 10 27 1B AD A4 24 18 96 4E 27 1B 26 12 26 12 26 A E4 27 0D 0F 4E 81 08 27 82 27 82 27 7 0D 0F 4E 81 08 27 82 27 82 27 7 0D 0F 4E 81 08	LDA PSHS LDA LEAY BITA BNE CEAY BITA BOC LDA BITA BCC LDA BCC BCC BCC BCC BCC BCC BCC BCC BCC BC	#503 A 4 <\$48 \$E12E,PCR #\$01 \$E202,PCR #\$02 \$E110 \$E202,PCR #\$02 \$E110 \$E17D,PCR \$E30C,PCR \$10 \$E30C,PCR \$10 \$E30C,PCR \$10 \$E310 \$E3	3 tentatives maximum Lit commande moniteur Vecteur pour reset contrôleur Si reset contrôleur demandé, exécute opération Vecteur lecture d'un secteur Si lecture d'un secteur demandée, exécute opération Vecteur écriture d'un secteur demandée, exécute opération Vecteur écriture d'un secteur demandée, exécute opération Vecteur recherche piste 0 Si recherche piste 0 demandée, exécute opération Vecteur recherche piste Si recherche piste Si recherche piste Si recherche de piste demandée, exécute opération Vecteur pour simple densité Si simple densité demandée, exécute opération Vecteur pour double densité Si double densité si double densité si double densité non demandée, sort avec erreur Exécute l'opération Si pas d'erreur, sort Lit code d'erreur Si erreur contrôleur/ lecteur/protection, sort Tentative suivante Efface code d'erreur Si erreur sur les données, nouvel essai Recherche de la piste 0 Si erreur, nouvelle tentative Nouvel essai
E073 E075 E077	35 20 A1 C4 26 09	PULS CMPA BNE	Ý ,U \$E082	Rétablit la pile   Si checksum incorrect,   lance l'application	E12B	Sortie si erreum 53 35 82			Erreur dans CC
E07D E07F E080 E082 E084	6E 8D 81 83 Sortie si erreur 35 02 4A 26 B5 0F 80 6E 9F 00 1E	PULS DECA BNE CLR JMP	A \$E037 <\$80 [\$001E]	Exécute le boot    Tentative   suivante   suivante   Flag "contrôleur absent"   Lance l'application à froid	E12E E130 E132 E135 E137 E139	DD 57	t du cont LDA STA LDD STD STD STD	#'D <\$4E #\$8000 <\$51 <\$53 <\$57	Active en double densité Flags pour reset registres Reset des registres de piste et de lecteur
E088 E08A E08C E08E E090 E092 E094 E096 E098	34 7F 8D 11 A6 84 34 02 8D 1A 35 04 8D 3C 35 02 1E 8A	PSHS BSR LDA PSHS BSR PULS BSR PULS BSR PULS BSR PULS EXG LSRA PULS	opérations stand U,Y,X,DP,B,A,CC \$E09D ,X A \$E0AC B \$E0D2 A A,CC A,B,DP,X,Y,U,PC	Initialise les registres Lit status Initialise bits lecteur Récupère status Exécute opération standard Récupère CC Restaure CC Bit d'erreur dans CC	E13B E13F E141 E142 E143 E146 E147 E149 E14A E14C	DC E9 93 ED 2C 05 43	LDD SUBD BGE COMA COMB ADDD TSTA BNE TSTB BPL LDA FCB CURA	<pre>\$E9 &lt;\$ED \$E146  #\$0001  \$E14F \$E14F #\$80 \$21 &gt;BRN \$E</pre>	Calcule la différence entre ptr FAT et ptr secteur   Calcule la valeur absolue de cette différence   Si > 255, double densité   Si < 128, double densité   Bit pour simple densité
E09D E09F E0A1 E0A3	Initialise les r 1F 50 84 70 1F 8B 30 8D 07 29 33 8D 00 23 39	registres TFR ANDA TFR LEAX LEAU RTS	PC,D #\$70 A,DP \$E7D0,PCR \$E0CE,PCR	PC dans D   Initialise le DP   MO=\$20 TO=\$60 Ptr registres disque Ptr table bits lecteurs	E150 E154 E155 E156 E15A	A7 8D 06 84 4F 39 Temporisation de 10 8E 5F 46 3D	STA CLRA RTS	\$E7D8,PCR ade #\$5F46	Elis pour double densité Fixe la densité Pas d'erreur dans CC  Compteur pour 1 seconde
EOAC	Initialise les b 96 49 91 57		ecteur <\$49 <\$57	Lit numéro de lecteur   Si lecteur inchangé,	E15B E15C	3D 3D 31 3F 26 F9	MUL MUL LEAY BNE	-\$01,Y \$E15A	Effectue la temporisation

Controleur externe CD90-640			
E161 39 RTS	1	E1FF DE 4F LDU <\$4F E201 39 RTS	Ptr buffer secteur
Temporisation de 40 µs E162 8D 08 BSR \$E16C E164 8D 06 BSR \$E16C E166 8D 04 BSR \$E16C E168 BD 02 BSR \$E16C E16A 8D 00 BSR \$E16C E16C 39 RTS	Temporisation pour délai d'assimilation d'une commande	Routine pour la lecture d'un secteur E202 8D 3B BSR \$E23F E204 25 1A BCS \$E220 E206 C6 88 LDB #\$88 E208 34 41 PSHS U,CC E20A 8D E8 BSR \$E1F4 E20C E6 84 LDB ,X	Recherche piste demandée Si erreur, sort Code "Read Sector"   Engage la lecture Lit status
Temporisation de 20 ms E16D 10 8E 01 E8 LDY #\$01E8 E171 16 FF E6 LBRA \$E15A	Compteur pour 20ms Effectue la temporisation	E20E C5 02 BITB #\$02 E210 27 06 BEQ \$E218 E212 A6 03 LDA \$03,X E214 A7 C0 STA ,U+	Si pas de données,   teste si fin de secteur Charge le caractère Ecrit le caractère
Routine de passage en simple densité E174 86 80 LDA #\$80 E176 16 FF 48 LBRA \$E0C1  Routine de passage en double densité	Bits pour simple densité Ajourne registre lecteur	E216 20 F4 BRA \$E20C E218 C5 01 BITB #\$01 E21A 26 F0 BNE \$E20C E21C 35 41 PULS CC,U E21E 8D 01 BSR \$E221	Caractère suivant   Si pas fin de secteur,   caractère suivant   Teste si erreur disque
E179 4F CLRA E17A 16 FF 44 LBRA \$E0C1	Bits pour double densité Ajourne registre lecteur	E220 39 RTS	
Routine d'écriture d'un secteur E17D 8D 56 SEID5 E17F 25 29 BCS \$EIDA E181 17 00 BB LBSR \$E23F E184 25 24 BCS \$EIDA E186 C6 AB LDB #\$AB E188 34 61 PSHS U,Y,CC	Teste protection disquette Si erreur, sort Recherche piste demandée Si erreur, sort Code "Write Sector"	Teste si une erreur d'opération disque E221 C5 04 BITB #\$04 E223 26 16 BNE \$E23B E225 C5 08 BITB #\$08 E227 26 0E BNE \$E237 E229 C5 10 BITB #\$10 E228 26 06 BNE \$E233 E22D 4F CLRA E22E 39 RTS	Si LostData à 1, erreur de piste Si CRCError à 1, erreur sur les données Si RecordNotFound à 1, erreur de secteur Pas d'erreur dans CC
E18A 31 03 LEAY \$03,X E18C 8D 66 BSR \$E1F4 E18E 20 02 BRA \$E192 E190 A7 A4 STA ,Y E192 A6 C0 LDA ,U+	Ptr sur buffer disque Lance opération disque Engage la sauvegarde Sauve le caractère Lit le caractère	Fixe l'erreur E22F 97 4E STA <\$4E E231 43 COMA E232 39 RTS	Fixe l'erreur moniteur Erreur dans CC
E194 E6 84 LDB ,X E196 C5 02 BITB #\$02 E198 26 F6 BNE \$E190 E19A C5 01 BITB #\$01	Lit le status   Si fin de transmission,   caractère suivant   Si pas fin du secteur,	Erreur de secteur E233 86 04 LDA #\$04 E235 20 F8 BRA \$E22F Erreur sur les données	Code "erreur de secteur" Fixe l'erreur
E19C 26 F6 BNE \$E194 E19E 35 61 PULS CC,Y,U E1AO 17 00 7E LBSR \$E221	caractère suivant       Teste si erreur disque	E237 86 08 LDA #\$08 E239 20 F4 BRA \$E22F Erreur de piste	Code "erreur de données" Fixe l'erreur
E1A3 25 05 BCS \$E1AA E1A5 0D 48 TST <\$48 E1A7 2B 02 BMI \$E1AB	Si erreur, sort   Si vérification demandée,   exécute vérification	E23B 86 02 LDA #\$02 E23D 20 F0 BRA \$E22F	Code "erreur de piste" Fixe l'erreur
EIA9 4F CLRA EIAA 39 RTS  Vérification d'un secteur  EIAB C6 88 LDB #\$88  EIAD 34 41 PSHS U,CC  EIAF 8D 43 BSR \$EIF4  EIBI 0F 4E CLR \$\$4E  EIB3 31 03 LEAY \$03,X  EIB5 C6 02 LDB #\$02  EIB7 20 08 BRA \$EIC1  EIB9 A6 A4 LDA ,Y  EIBB A1 C0 CMPA ,U+  EIBB 27 02 BEQ \$EIC1  EIBF 0C 4E INC \$\$4E  EIC1 86 01 LDA #\$01  EIC3 E5 84 BITB X	Pas d'erreur dans CC  Code "Read Sector"  Lance l'opération Efface code d'erreur Ptr sur buffer disque Bit pour DataREQ Engage la lecture Charge un caractère   Si caractère   incorrect, flag   d'erreur <> 0 Bit pour BUSY   Si fin de transmission,	Routine de recherche d'une piste E23F C4 80 ANDB #\$80 E241 D4 58 ANDB <\$58 E243 26 04 BNE \$E249 E245 8D 28 BSR \$E26F E247 25 1B BCS \$E264 E249 17 00 A9 LBSR \$E2F5 E24C EC A4 LDD Y E24E 84 80 ANDA #\$80 E250 27 05 BEQ \$E257 E255 25 0D BCS \$E264 E257 D1 4B CMPB <\$4B E259 27 03 BEQ \$E25E E255 27 00 84 LBSR \$E25E E25E 4F CLRA E25F E7 01 STB \$01, X	Si lecteur présent, passe Teste présence disquette Si erreur, sort Pointe table de piste Si piste déjà trouvée, passe Récupère n° piste sur disque Si erreur, sort Si piste actuelle égale piste demandée, sort Déplace la tête du lecteur Flag "piste trouvée" Initialise les
E1C5 26 F2 BNE \$E1B9 E1C7 A5 84 BITA ,X E1C9 26 F8 BNE \$E1C3 E1CB 35 41 PULS CC,U E1CD 0D 4E TST <\$4E E1CF 27 50 BEQ \$E221 E1D1 86 20 LDA #\$20 E1D3 20 5A BRA \$E22F	charge le caractère   Si pas fin du secteur,   caractère suivant   Si pas d'erreur de   comparaison, teste et sort   Code "erreur de vérification"   Fixe l'erreur	E261 ED A4 STD ,Y E263 39 RTS Sortie si erreur E264 17 00 8E LBSR \$E2F5 E267 CC 80 00 LDD #88000 E26A DD 57 STD <\$57 E26C 16 FF F2 LBRA \$E261	registres de piste 
Teste si la disquette est protégée e E1D5 34 04 PSHS B E1D7 C6 A8 LDB #\$A8 E1D9 E7 84 STB ,X E1DB 8D 85 BSR \$E162 E1DD 8D 83 BSR \$E162	n écriture  Code "Write Sector"  Lance l'opération  Temporisation  Temporisation	Teste de présence de la disquette  E26F A6 01  E271 A7 03  STA \$03, X  E273 86 10  LDA \$10  E275 A7 84  E277 17 FE E8  LBSR \$E162  Teste présence du lecteur	Copie position actuelle   dans position demandée   Code "Seek"   Lance l'opération lecteur   Temporisation
EIDF A6 84 LDA ,X EIEI C6 D0 LDB #\$D0 E1E3 E7 84 STB ,X EIE5 17 FF 7A LBSR \$E162 E1E8 35 04 PULS B EIEA 85 40 BITA #\$40 EIEC 27 04 BEQ \$E1F2 E1EE 86 01 LDA #\$01 EIFO 20 30 BRA \$E22F Sortie si disquette non protégée en E1F2 4F CLRA E1F3 39 RTS	Lit le status Code "Force Interrupt" Lance l'opération Temporisation      Si disquette non protégée,   sort sans erreur Code "disquette protégée" Fixe l'erreur et sort	E27A 86 D0 LDA #\$D0 E27C A7 84 STA ,X E27E 17 FE E1 LBSR \$E162 E281 A6 84 LDA ,X E283 84 02 ANDA #\$02 E285 97 58 STA \$\$58 E287 10 8E 82 00 LDY #\$8200 E28B 31 3F LERY -\$01,Y E28B 10 27 00 39 LBEQ \$E2CA E291 A6 84 LDA ,X E293 84 02 ANDA #\$02 E295 91 58 CMPA \$\$58 E297 27 F2 BEQ \$E28B	Code "Force Interrupt" Lance l'opération Temporisation Lit le status   Mémorise l'état du bit de détection de l'index Compteur pour une piste   Si fin de décomptage,   erreur "lecteur non prêt"   Tant que le bits de détection de l'index   n'a pas changé d'état,   bouele sur la décomptage
Initialise opération disque E1F4 96 4C LDA <\$4C E1F6 A7 02 STA \$02,X E1F8 1A 50 ORCC #\$50 E1FA E7 84 STB ,X E1FC 17 FF 63 LBSR \$E162	Initialise le numéro   de secteur   Gel des interruptions   Lance la commande   Temporisation	Log	boucle sur le décomptage 7 tentatives maximum Lit status   Attend le passage   de l'index

E2A5 31 3F E2A7 26 FC E2A9 34 01 E2AB 1A 50 E2AD A6 84 E2AF 31 21 E2B1 84 02 E2B3 27 F8 E2B5 35 01 E2B7 10 8C 31 1B E2BB 2B 0A E2BD 10 8C 33 57 E2C1 2A 04 E2C3 03 58 E2C5 4F E2C6 39 Sortie si détect	LEAY -\$01,Y BNE \$22A5 PSHS CC ORCC #\$50 LDA ,X LEAY \$01,Y ANDA #\$02 BEQ \$22AD PULS CC CMPY #\$311B BMI \$22C7 CMPY #\$3357 BPL \$22C7 COM <\$58 CLRA RTS cion infructueuse DECB	Temporisation de 20 ms Protège bits d'interruptions Gel des interruptions Lit status Augmente le compteur Boucle jusqu'au prochain passage d'index Rétablit les interruptions Si le passage d'index suivant n'a pas été détecté entre 178 et 186 ms, tentative suivante Commute bit "NotReady" Pas d'erreur dans CC  Si pas dernière tentative,	E35C 20 16 E35E 35 02 E360 A6 01 E362 81 27 E364 27 05 E366 17 01 6C E369 20 DF E368 17 01 77 E36E 25 04 E370 86 28 E372 97 4B E374 35 02 E376 1E 8A E378 44 E379 35 FE  Initialise les 1 E37B 96 48	PULS LDA CMPA BEQ LBSR BRA LBSR BCS LDA STA PULS EXG LSRA PULS Exg Exg LSRA PULS Exg Exg LSRA PULS	\$E374 A \$01,X #\$27 \$E36B \$E4D5 \$E34A \$E4E5 \$E374 #\$28 <\$4B A A,CC A,B,DP,X,Y,U,PC pour opération :	1
E2C8 26 D1 E2CA A6 08 E2CC 84 80 E2CE A7 08 E2D0 86 10 E2D2 16 FF 5A	BNE \$E29B LDA \$08,X ANDA #\$80 STA \$08,X LDA #\$10 LBRA \$E22F	tentative suivante   Conserve bit de densité   Code "lecteur non prêt"   Fixe l'erreur et sort	E37D 84 80 E37F 97 48 E381 0F 4E E383 39 Fixe la densité	STA CLR RTS de format	X	
E2D5 C6 C0 E2D7 8D 27 E2D9 17 FF 49 E2DC 25 03 E2DE E6 02 E2E0 4F E2E1 39	ro de piste sur l LDB #\$C0 BSR \$E300 LBSR \$E225 BCS \$E2E1 LDB \$02,X CLRA RTS	Code "Read Address" Lance l'opération Teste si erreur Si erreur, sort Récupère numéro de piste Pas d'erreur dans CC	E386 CE E3 BA E389 8E 00 03 E38C C6 04 E38B A6 84 E390 A1 C4 E392 27 09 E394 5C E395 33 C5 E397 A6 C4	LDX LDB LDA CMPA BEQ INCB LEAU LDA	#\$E3BA #\$0003 #\$04 ,X ,U \$E39D B,U	Ptr sur paramètres logiciels Ptr sur 3ème lettre applic. 4 caractères à comparer Si lec caractères sont identiques, décrémente les compteurs Sinon, paramètres suivants Si pas fin de liste,
Déplace la tête E2E2 E7 01 E2E4 D6 4B E2E6 E7 03 E2E8 C6 10 E2EA 8D 14 E2EC 34 20 E2EE 17 FE 7C E2EE 17 FE 7C E2F3 35 A0	OU lecteur STB \$01,X LDB \$\\$4B STB \$03,X LDB #\\$10 BSR \$\\$2300 PSHS Y LBSR \$\\$16D LDB \$\\$01,X PULS Y,PC	Fixe position actuelle   Fixe position   de destination Code "Seek" Lance l'opération   Temporisation Lit position actuelle	E399 26 EE E399 20 12 E399 30 1F E39F 26 03 E3A1 8E 00 1A E3A4 33 41 E3A6 5A E3A7 26 E5 E3A9 A6 C4 E3AB A7 8D 04 29 E3AF CC 80 00	BRA LEAX BNE LDX LEAU DECB BNE LDA STA	\$E389 \$E3AF -\$01,X \$E3A4 #\$001A \$01,U \$E38E ,U \$E7D8,PCR #\$8000	nouvelle comparaison   Sinon, sort     Pour lettre     suivante     Pointe checksum application     Caractère suivant     Fixe la densité     pour le formatage     Flaq de reset des registres
Pointe sur posit E2F5 31 8D 7D 58 E2F9 96 49 E2FB 84 02 E2FD 31 A6 E2FF 39	tion de tête LEAY \$6051,PC LDA <\$49 ANDA #\$02 LEAY A,Y RTS	R Ptr sur position de têtes Lit numéro de lecteur Isole offset Positionne sur bon registre	E3B2 DD 51 E3B4 DD 53 E3B6 DD 57 E3B8 35 90 Paramètres pour	STD STD STD PULS	<\$51 <\$53 <\$57 X,PC de densité des	Initialise la position des têtes Initialise reset contrôleur   logiciels
Effectue une opé E300 E7 84 E302 17 FE 5D E305 E6 84 E307 C5 01 E309 26 FA E30B 39	Fration lecteur STB ,X LBSR \$E162 LDB ,X BITB #\$01 BNE \$E305 RTS	Lance l'opération Temporisation   Tant que le lecteur   est occupé,   attend	E3BA 52 45 47 E3BD 6E E3BE 80 E3BF 43 49 50 E3C2 4A E3C3 80 E3C4 4C 45 4D E3C7 74 E3C8 80	FCB FCC FCB FCB FCC FCC	"REG" \$6E \$80 "CIP" \$4A \$80 "LEM" \$74 \$80	"GEREZ VOS FICHES" Checksum de l'application Simple densité "PICTOR" Checksum de l'application Simple densité "MELODIA" Checksum de l'application Simple densité
Recherche de la E30C 17 FF 60 E30F 10 25 00 18 E313 C6 00 E315 17 FF E8 E318 C5 04 E31A 26 05 E31C 86 10 E31E 16 FF 0E	LBSR \$E26F LBCS \$E32B LDB #\$00 LBSR \$E300 BITB #\$04 BNE \$E321 LDA #\$10 LBRA \$E22F	Détection présence disque Si erreur, sort Code "Restore" Lance l'opération   Si piste 0 atteinte,   sort sans erreur Code "lecteur non prêt" Fixe l'erreur et sort	E3C9 4C 4F 50 E3CC B5 E3CD 00 E3CE 53 45 47 E3D1 B6 E3D2 00 E3D3 00 Prépare la table	FCB FCC FCB FCB FCB FCB		"POLYPHONIA" Checksum de l'application Double densité "GESTION PRIVEE" Checksum de l'application Double densité - Fin de liste -
E321 17 FE 49 E324 17 FF CE E327 6F A4 E329 6F 21 E32B 39	LBSR \$E16D LBSR \$E2F5 CLR ,Y CLR \$01,Y RTS	Temporisation Pointe sur position tête   Registre de tête   en position \$0000	E3D4 30 8D 7C FB E3D8 C6 10 E3DA 6F 85 E3DC 5A E3DD 26 FB E3DF 30 88 10	LDB CLR DECB BNE LEAX	\$60D3,PCR #\$10 B,X \$E3DA \$10,X	Ptr sur table entrelacements 16 octets à effacer    Efface table entrelacements   Empile ptr sur fin
Routine de forme E32C 34 7F E32E 17 FD 6C E331 17 00 47 E334 8D 4E E336 17 FD 73 E339 17 FE 99 E33C 25 36 E33E 17 FF CB E341 25 31 E343 0F 4A E345 0F 4B E347 17 00 8A E346 86 03 E34C 34 02 E34E 17 00 85 E354 24 08 E356 6A E4 E358 26 F4 E358 35 02	atage d'ume disque PSHS U,Y,X,DP LBSR \$E09D LBSR \$E37B BSR \$E384 LBSR \$E0AC LBSR \$E1D5 BCS \$E374 LBSR \$30C BCS \$E374 CLR <\$4A CLR <\$4A CLR <\$4B LBSR \$20A LBSR \$20A BCS \$23A LBSR \$20C BCS \$23A LBSR \$24B LBSR \$24B LBSR \$24B LBSR \$24B BCC \$235E BCC		E3E2 34 10 E3E4 30 8D 7C EB E3E8 86 01 E3EA D6 4D E3EC A7 84 E3EC 30 85 E3F0 4C E3F1 81 10 E3F3 22 0E E3F5 AC E4 E3F7 25 02 E3F9 30 10 E3FB 6D 84 E3FD 27 ED E3FF 30 01 E401 20 F2 E403 32 62 E405 39  Formatage d'une E406 34 49	LEAX LDA LDB STA LEAX LEAX LEAX LEAX LEAX CMPA BHI CMPX BLO LEAX TST BEQ LEAX ERAX ERAX RTS Piste	X \$60D3,PCR #\$01 <\$4D ,X B,X #\$10 \$F403 ,S \$E3FB =510,X ,X \$E3FS \$01,X \$B3F5 \$01,X	de table Ptr table entrelacements Départ avec secteur l Lit facteur d'entrelacement Ecrit numéro de secteur Décale ptr selon facteur Numéro de secteur + 1 Si secteur > à secteur 16, sort Si pas hors table, recherche secteur suivant Retour de pointeur Si place libre, enregistre secteur Sinon, teste place suivante Rétablit la pile

00.11.0104. 07.1		2,00.0	
E408 1A 50 Création de la	ORCC	#\$50	Gel des interruptions
E40A 31 8D 01 08 E40E A6 8D 03 C6	LEAY LDA	\$E516,PCR \$E7D8,PCR	Table pour double densité
E412 85 80	BITA	#\$80	Si simple densité, table
E414 27 04 E416 31 8D 01 1E	BEQ LEAY	\$E41A \$E538,PCR	pour simple densité
E41A 4F	CLRA		Pour 16 bits
E41B DE 4F	LDU	<\$4F	Ptr buffer secteur
E41D E6 A0	LDB	, Y+	Lit un paramètre
E41F 27 10	BEQ	\$E431	Si fin de table, exit
E421 1F 01	TFR	D,X	Nombre d'itérations dans X
E423 E6 A0	LDB	, <u>Y</u> +	Ecrit la valeur
E425 E7 C0	STB	, U+	de remplissage
E427 AF C1	STX	,U++	Ecrit itération
E429 30 8D 00 3D	LEAX	\$E46A,PCR	Programme de remplissage
E42D AF C1	STX	, U++	dans liste formatage
E42F 20 EC	BRA	\$E41D	Paramètre suivant
E431 DE 4F	LDU	<\$4F	Ptr buffer secteur
E433 96 4B	LDA	<\$4B	Lit nº de piste
E435 A7 4F	STA	\$0F,U	Ecrit n° de piste
E437 30 8D 00 3B	LEAX	\$E476,PCR	Inclut la mise à jour
E43B AF C8 2B	STX	\$2B,U	du numéro de secteur
E43E 30 8D 00 3F	LEAX	\$E481,PCR	Inclut le test
E442 AF C8 4E	STX	\$4E,U	de f21(u)-38(t)-27(le)21()-3()-38(AF)-27(C8 4)-44(E )-44(S)-44(TX)-30(\$)-30(4E)-27(,U )-30()-27() -44(   )-43()-43()-43()-43()-43()-43()-43()-43(

E58C 25 13 E58E 86 02 E590 97 4C E592 C6 14 E594 4F E595 DD 4A E597 DC ED E599 DD 4F	BCS LDA STA LDB CLRA STD LDD STD	\$E5A1 #\$02 <\$4C #\$14 <\$4A <\$ED <\$4F	Si erreur de disque, sort  Programme la sauvegarde de la FAT  Initialise ptr sur FAT	E62B         97 F6         STA         <\$F6         du fichier           E62D         0F F5         CLR         <\$F5         Compteur de secteur à 0           E62F AE ZE         LDX         \$0E,Y         Stocke le nombre d'octets           E631 9F F7         STX         <\$F7         dans le dernier secteur           E633 10 9F FA         STY         <\$FA         Stocke pointeur d'entrée           E636 D7 F9         STB         <\$F9         Numéro secteur catalogue           E638 16 FF 73         LBRA         \$E5AE         Sort sans erreur
E59B 8D 24 E59D 25 02 E59F 0F F0 E5A1 39	BSR BCS CLR RTS	\$E5C1 \$E5A1 <\$F0	Sauve la FAT Si erreur de disque, sort Clôture du fichier effectuée	Création d'un fichier         \$E63B         10 9E ED         LDY         \$ED         Bloc libre           E63E         8D 6E         BSR         \$E6AE         dans la FAT ?           E640         25 8E         BCS         \$E5DO         Non, sort avec erreur           E642         D7 F6         STB         \$F6         Stocke le numéro de bloc
Chargement de la E5A2 9E ED E5A4 9F 4F E5A6 86 02 E5A8 20 0C	a FAT LDX STX LDA BRA	<\$ED <\$4F #\$02 \$E5B6	Initialise pointeur   sur buffer de FAT   Lecture secteur demandée   Charge le secteur	E644 17 FF 69       LBSR \$E5B0       Charge ler secteur catalogue         E647 25 F7       BCS \$E640       Si erreur, sort         E649 10 9E E9       LDY \$E9       Pointeur sur buffer catalogue         E642 8D BB       BSR \$E609       Nombre d'entrées par secteurs         E64E E6 A4       LDB       Y       Si l'entrée est effacée,         E650 27 20       BEQ \$E672       prend la place.
Sortie si erreu E5AA 97 E5 E5AC 43 E5AD 39	r STA COMA RTS	<\$E5	Fixe l'erreur système Erreur dans CC	E652 86 05
Sortie sans err E5AE 4F E5AF 39	CLRA RTS		Pas d'erreur dans CC	E65D         26 EF         BNE         \$E64E         passe à l'entrée suivante           E65F         0C 4C         INC         <\$4C
E5B0 86 03 E5B2 9E E9 E5B4 9F 4F	LDA LDX STX	ecteur de catalog #\$03 <\$E9 <\$4F	gue   Secteur 3 demandé   Ptr sur buffer de   secteur initialisé	E665 22 07
Chargement d'un E5B6 97 4C E5B8 C6 14 E5BA 4F E5BB DD 4A	STA LDB CLRA STD	<pre></pre>	Sélection du secteur Piste 20 demandée	Sortie si erreur "disque plein"  E66E 86 05 LDA #\$05 Code "disque plein"  E670 20 CE BRA \$E640 Sort avec erreur  Mise à jour du fichier
E5BD 86 02 E5BF 20 02 Sauvegarde d'un E5C1 86 08	LDA BRA	#\$02 \$E5C3 #\$08	Lecture du secteur demandée Charge le secteur	E672 9E E7 LDX <\$E7 E674 D6 F0 LDB <\$F0 Si la sauvegarde E676 C1 03 CMPB #\$03 avec écrasement E678 26 04 BNE \$E67E est programmée, le fichier
E5C3 97 48 E5C5 10 9E E9 E5C8 17 FA 39 E5CB 86 03 E5CD 39	STA LDY LBSR LDA RTS	<\$48 <\$E9 \$E004 #\$03	Fixe code d'opération Initialise ptr buffer secteur Opération disquette standard Code "erreur d'entrée-sortie"	E67A         30 8D FE DC         LEAX         \$E55A,PCR         est nommé "SCRÀTCH.DOS"           E67E         C6 0A         LDB         #\$0A         Recopie le nom de fichier dans le catalogue
Ouverture d'un E5CE 8D E0 E5DO 25 D8 E5D2 8D 35 E5D4 10 9E E9 E5D7 DE E7 E5D9 D6 F0	fichier BSR BCS BSR LDY LDU LDU LDB	\$E5B0 \$E5AA \$E609 <\$E9 <\$E7 <\$F0	Charge ler secteur catalogue Si erreur disque, sort Compteur de noms dans X Init. ptr sur les entrées et sur nom de fichier Si la sauvegarde avec	E685         2C F9         BGE         \$E680           E687         96 EB         LDA         \$EB         Recopie du type de fichier           E689         A7 ZB         STA         \$0B,Y         dans le catalogue           E68B         96 EC         LDA         \$EC         Recopie du flag de fichier           E68D         D6 F6         LDB         \$F6         et du numéro de bloc           E68F         ED 2C         STD         \$0C,Y         courant dans le catalogue           E691         16 FF         2D         LBRA         \$E5C1         Sauve le secteur de catalogue
E5DB C1 03 E5DD 26 04 E5DF 33 8D FF 77 E5E3 5F E5E4 C1 0B E5E6 24 33	CMPB BNE LEAU CLRB CMPB BHS	#\$03 \$E5E3 \$E55A,PCR #\$0B \$E61B	écrasement est programmée, le fichier recherché s'appelle "SCRATCH.DOS" Si le nom est trouvé, récupère les paramètres.	Allocation d'un bloc E694 D6 F6 LDB <\$F6 Bloc de départ Recherche chromatique d'un bloc libre dans la FAT (bloc quelconque) E696 C1 28 CMPB #40   Si bloc > à 40, E698 22 0E BHI \$E688   ajuste l'offset du bloc E69A 5D TSTB   Si bloc 0 est atteint,
E5E8 A6 A5 E5EA 81 FF E5EC 27 2A E5EE 5C E5EF A1 C0 E5F1 27 F1	LDA CMPA BEQ INCB CMPA BEQ	B,Y #\$FF \$E618 ,U+ \$E5E4	Si on se trouve en fin de catalogue, sortie du programme. Sinon, compare le nom de l'entrée avec nom de fichier demandé	E69B 27 11
E5F3 31 A8 20 E5F6 30 1F E5F8 26 DD E5FA 0C 4C E5FC 96 4C	LEAY LEAX BNE INC LDA	\$20,Y -\$01,X \$E5D7 <\$4C <\$4C	Passe à l'entrée suivante Si le dernier secteur du catalogue	E6A6       23 F2       BLS       \$E69A       est > à 40, rajoute 2 pour         E6A8       CB 02       ADDB       #\$02       établir une incrémentation         E6AA       C1 51       CMPB       #81       Au-delà du dernier bloc ?         E6AC       20 ED       BRA       \$E69B       Boucle pour test          Recherche par symétrie d'un bloc libre dans la FAT (bloc de départ)
E5FE 81 10 E600 22 16 E602 17 F9 FF E605 86 03 E607 20 C7 Fixe le compteu	CMPA BHI LBSR LDA BRA	#\$10 \$E618 \$E004 #\$03 \$E5D0	est atteint, sort du programme Sinon, secteur suivant Code "erreur d'entrée-sortie" Boucle avec ou sans erreur	E6AE 5F     CLRB     Offset pour test à 0       E6AF 31 A8 28     LEAY 40,Y     Position en milieu de FAT       E6B2 86 05     LDA #\$05     Code "erreur disque plein"       E6B4 C1 28     CMPB #40     Si dernier test,       E6B6 10 22 FE FO LBHI \$E5AA     sort avec erreur       E6BA A6 A5     LDA B,Y     \$Si la place
E609 8E 00 08 E60C E6 8D 01 C8 E610 C4 80 E612 27 03 E614 8E 00 04 E617 39	LDX LDB ANDB BEQ LDX RTS	#\$0008 \$E7D8,PCR #\$80 \$E617 #\$0004	En cas de double densité, fixe le nombre d'entrées par secteur à 8, sinon à 4.	Stapace   Stap
Sortie si fichi E618 5F E619 20 1B	er intro CLRB BRA	\$E636	Si fichier introuvable,   secteur=0 et sort	E6C7 50 NEGB
Récupération de E61B E6 2B E61D D1 EB E61F 26 F7 E621 E6 2C E623 D1 EC	s paramè LDB CMPB BNE LDB CMPB	tres du fichier \$0B,Y <\$EB \$E618 \$0C,Y <\$EC	Si type de fichier non toléré, poursuit la recherche dans le catalogue Si flag de fichier non toléré, poursuit la	E6CD 31 A8 D8       LEAY -40,Y       Rétablit le pointeur         E6D0 6F A5       CLR       B,Y       Réserve la place du bloc         E6D2 5A       DECB       Ajuste et stocke         E6D3 D7 F9       STB <\$F9
E625 26 F1 E627 D6 4C E629 A6 2D	BNE LDB LDA	\$E618 <\$4C \$0D,Y	recherche dans catalogue Stocke le premier bloc	Effacement du fichier courant E6D8 A6 ZD LDA \$OD,Y   Premier bloc du fichier E6DA 97 F6 STA <\$F6   sélectionné

E6DC E6DE	6F A4 17 FE E0	CLR LBSR	,Y SE5C1	Elimine le nom du fichier Ecrit le secteur catalogue		Initialisation	d'une oné	ération sur un b	loc
E6E1	25 8D	BCS	\$E670	Si erreur disque, sort	E6F7	D6 F6	LDB	<\$F6	Numéro de bloc courant
E6E3	10 9E ED	LDY	<\$ED		E6F9	4F	CLRA	1010	Calcule le
E6E6	D6 F6	LDB	<\$F6	Efface	E6FA	54	LSRB		numéro
E6E8	5C	INCB		(met à \$FF)	E6FB	DD FB	STD	<\$FB	de piste
E6E9	A6 A5	LDA	B,Y	tous les blocs	E6FD	4C	INCA		Initialisation du compteur
E6EB	6F A5	CLR	B,Y	du fichier	E6FE	97 F5	STA	<\$F5	de secteur
E6ED	6A A5	DEC	B,Y	courant	E700	24 02	BCC	\$E704	Selon la parité du numéro
E6EF	1F 89	TFR	A,B	répertoriés	E702	86 09	LDA	#\$09	de bloc, le premier secteur
E6F1	81 CO	CMPA	#\$C0	dans la FAT	E704	97 FA	STA	<\$FA	est le secteur 1 ou 9
E6F3	25 F3	BLO	\$E6E8		E706	39	RTS		1
E6F5	20 DE	RRA	SE6D5	Sortie gang erreur					!

Identificateur de		(IDDSIK) "D"	Contrôlous Western Digital	E0B8 27 C2 E0BA 17 02 87	BEQ	\$E07C \$E344	nouvel essai
	rcc rcc	"K"	Contrôleur Western Digital Fat de 80 octets	EOBA 17 02 87 EOBD 25 F1	LBSR BCS	\$E0B0	Retour en piste 0 Si erreur, nouvel essai
E002 43 F	rCC	"C"	Simple densité	EOBF 20 BB	BRA	\$E07C	Nouvelle tentative
E003 27 F	CB.	\$27	Checksum de l'identificateur	Sortie du progra EOC1 53	mme COMB		Erreur dans CC
Indirections stand	lard su	r les opérations	physiques	E0C2 35 06	PULS	A,B	Récupère CC
E004 16 00 6D L	JBRA	\$E074	Fonctions standard	EOC4 1E 9A	EXG	B,CC	Réinitialise CC
	JBRA JBRA	\$E025 \$E3C1	Lancement du boot Formatage	E0C6 54 E0C7 35 FE	LSRB PULS	אם זו ע ע ממ פ ג	Ajuste bit d'erreur
Indirections stand				E0C/ 33 FE	года	A,B,DP,X,Y,U,PC	
E00D 16 06 44 L	JBRA	\$E654	Chargement de la FAT	Table des bits d		1.4.4	
	JBRA JBRA	\$E680 \$E77C	Ouverture d'un fichier Effacement d'un fichier	EOC9 01 EOCA 02	FCB FCB	\$01 \$02	Lecteur 0 Lecteur 1
	BRA	\$E673	Ecriture d'un secteur	EOCB 04	FCB	\$04	Lecteur 2
E019 16 06 C2 L	BRA	\$E6DE	Création d'un fichier	EOCC 08	FCB	\$08	Lecteur 3
	JBRA JBRA	\$E738 \$E79B	Allocation d'un bloc Initialise opération sur bloc	Routine de reset	contrôl	Allr	
	BRA	\$E617	Clôture d'écriture	EOCD 86 01	LDA	#\$01	Code lecteur 0
				EOCF 30 8D 06 FD	LEAX	\$E7D0,PCR	Ptr registres disque
****** SYSTEM	IE D'EXI	PLOTTATION PHYSIC	OHE ******	EOD3 A7 03 EOD5 86 43	STA LDA	\$03,X #'C	Initialise lecteur 0 Activation de la
OTOTER		LOTINITON THIDLY	201	EOD7 97 4E	STA	<\$4E	simple densité
T d. b				EOD9 CC 80 00	LDD	#\$8000	Flag pour reset registres
Lancement du boot E025 8D 40 B	BSR	\$E067	Initialise les registres	EODC DD 51 EODE DD 53	STD STD	<\$51 <\$53	Reset des registres de pistes
E027 86 01 L	JDA	#\$01	Reset du contrôleur	E0E0 DD 55	STD	<\$55	Reset des registres
	STA	<\$48	demandé	E0E2 DD 57	STD	<\$57	de lecteurs
	BSR BCS	\$E074 \$E061	Exécute fonction standard Si erreur, sort	E0E4 86 0F E0E6 A7 08	LDA STA	#\$0F \$08,X	Sélectionne tous les lecteurs
E02F OF 4A C	LR	<\$4A	Piste 0	E0E8 8D 34	BSR	\$E11E	Temporisation de 1 seconde
	LR	<\$4B	demandée	E0EA 6F 08 E0EC A6 03	CLR	\$08,X	Déselectionne lecteurs Lit status
	LR TA	<\$49 <\$4C	Lecteur 0 demandé Secteur 1 demandé	E0EC A6 03 E0EE 84 80	LDA ANDA	\$03,X #\$80	Si pas de lecteur
E037 31 8D 82 44 L	EAY	\$627F,PCR	Limite de décodage boot	E0F0 27 08	BEQ	\$E0FA	occupé, passe
	EAX	\$6200,PCR	Début du buffer de boot Fixe le ptr buffer secteur	E0F2 8D 2A E0F4 A6 03	BSR	\$E11E \$03,X	Temporisation de 1 seconde
	STX JDA	<\$4F #\$02	Lecture d'un secteur	E0F4 A6 03 E0F6 84 80	LDA ANDA	\$03,A #\$80	Lit status
E043 97 48 S	STA	<\$48	demandée	E0F8 26 0A	BNE	\$E104	
	BSR BCS	\$E074 \$E061	Exécute opération standard Si erreur, sort	EOFA C6 OA EOFC 17 O2 BC	LDB LBSR	#\$0A \$E3BB	Déplace les têtes de 10 pistes vers l'extérieur
	SHS	Y	Limite de décodage en pile	EOFF 17 02 AF	LBSR	\$E3B1	Déplace de 5 pistes intérieur
E04B 86 55 L	JDA	#\$55	Valeur de départ du checksum	E102 20 06	BRA	\$E10A	Sort du programme
	DEC COM	, X , X	Décode une donnée du boot	E104 43 E105 86 40	COMA LDA	#\$40	Erreur dans CC Code "Contrôleur non prêt"
	ADDA	, X+	Mise à jour du checksum	E107 97 4E	STA	+54E	Fixe l'erreur
5050 30 54							
	MPX	, S	Si pas fin du boot,	E109 85	FCB	\$85 >BITA #	
E055 26 F6 B	BNE	\$E04D	donnée suivante	E10A 4F	FCB CLRA		\$4F Pas d'erreur dans CC
E055 26 F6 B E057 32 62 L			donnée suivante Rétablit la pile		FCB CLRA		Pas d'erreur dans CC
E055 26 F6 B E057 32 62 L E059 A1 84 C E05B 26 04 B	BNE JEAS IMPA BNE	\$E04D \$02,S ,X \$E061	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84	FCB CLRA egistres LEAX INC	disque \$E7D0,PCR	
E055 26 F6 B E057 32 62 L E059 A1 84 C E05B 26 04 B E05D 6E 8D 81 9F J	BNE JEAS IMPA BNE IMP	\$E04D \$02,S ,X	donnée suivante Rétablit la pile   Si checksum incorrect,	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04	FCB CLRA registres LEAX INC LDA	disque \$E7D0,PCR ,X \$04,X	Pas d'erreur dans CC
E055 26 F6 B E057 32 62 L E059 A1 84 C E05B 26 04 B E05D 6E 8D 81 9F J Sortie si erreur d	BNE JEAS IMPA BNE IMP	\$E04D \$02,S ,X \$E061	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84	FCB CLRA egistres LEAX INC	disque \$E7D0,PCR	Pas d'erreur dans CC
E055 26 F6 B E057 32 62 C E059 A1 84 C E05B 26 04 B E05D 6E 8D 81 9F J Sortie si erreur d E061 0F 80 C	BNE LEAS CMPA BNE IMP le boot	\$E04D \$02,S ,X \$E061 \$6200,PCR	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application Sinon, exécute le boot	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E113 A6 02 E115 86 C0 E117 A7 02	FCB CLRA registres LEAX INC LDA LDA LDA STA	disque \$E7D0,PCR ,X \$04,X \$02,X #\$C0 \$02,X	Pas d'erreur dans CC Ptr registres disque
B055 26 F6 B B057 32 62 L B059 A1 84 B B05B 26 04 B E05D 6E 8D 81 9F J Sortie si erreur d B061 0F 80 C E063 6E 9F 00 1E J	BNE LEAS CMPA BNE IMP le boot CLR IMP	\$E04D \$02,S ,X \$E061 \$6200,PCR	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application   Sinon, exécute le boot   Flag "contrôleur absent"	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E113 A6 02 E115 86 C0 E117 A7 02 E119 86 00	FCB CLRA registres LEAX INC LDA LDA LDA STA LDA	disque \$E7D0,PCR ,X \$04,X \$02,X #\$C0 \$02,X	Pas d'erreur dans CC Ptr registres disque    Pas de lecteur
E055 26 F6 B E057 32 62 L E059 A1 84 B E05B 26 04 B E05D 6E 8D 81 9F J Sortie si erreur d E061 0F 80 C E063 6E 9F 00 1E J Initialise les reg E067 33 8D 00 5E L	BNE LEAS CMPA BNE IMP le boot CLR IMP	\$E04D \$02,S ,X \$E061 \$6200,PCR	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application   Sinon, exécute le boot   Flag "contrôleur absent"	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E113 A6 02 E115 86 C0 E117 A7 02	FCB CLRA registres LEAX INC LDA LDA LDA STA	disque \$E7D0,PCR ,X \$04,X \$02,X #\$C0 \$02,X	Pas d'erreur dans CC Ptr registres disque
E055 26 F6 B E057 32 62 L E059 A1 84 B E059 A1 84 B E05D 6E 8D 81 9F J E061 0F 80 C E063 6E 9F 00 1E J Initialise les reg E067 33 8D 00 5E L E068 1F 50 T	BNE JEAS JMPA SNE JMP de boot LLR JMP Jistres JEAU JFR	\$E04D \$02,5 ,X \$E061 \$6200,PCR <\$80 [\$001E] \$E0C9,PCR PC,D	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application   Sinon, exécute le boot   Flag "contrôleur absent"   Lance l'application à froid	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E113 A6 02 E115 86 C0 E117 A7 02 E119 86 00 E11B A7 08 E11D 39	FCB CLRA registres LEAX INC LDA LDA LDA STA LDA STA RTS	disque \$E7D0,PCR ,X \$04,X \$02,X #\$C0 \$02,X #\$00 \$02,X	Pas d'erreur dans CC Ptr registres disque    Pas de lecteur
E055 26 F6 B E057 32 62 L E059 A1 84 L E05B 26 04 B E05D 6E 8D 81 9F J Sortie si erreur d E061 0F 80 C E063 6E 9F 00 1E J Initialise les reg E067 33 8D 00 5E L E06B 1F 50 T E06B 84 70 A	BNE JEAS CMPA BNE IMP de boot CLR IMP JISTRES JEAU JER LEAU LEAU JER LEAU LEAU JER LEAU LEAU LEAU LEAU LEAU LEAU LEAU LEAU	\$E04D \$02,5 ,X \$E061 \$6200,PCR <\$80 [\$001E] \$E0C9,PCR PC,D #\$70	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application   Sinon, exécute le boot   Flag "contrôleur absent"   Lance l'application à froid   Ptr table bits lecteurs   Pour TO, DP=\$60	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E113 A6 02 E115 86 C0 E117 A7 02 E119 86 00 E118 A7 08 E11D 39  Temporisation de	FCB CLRA registres LEAX INC LDA LDA LDA STA LDA STA RTS	disque \$E700,PCR ,X \$04,X \$02,X #\$C0 \$02,X #\$00 \$08,X	Pas d'erreur dans CC Ptr registres disque    Pas de lecteur   sélectionné
E055 26 F6 B E057 32 62 L E059 A1 84 E E05B 26 04 B E05D 6E 8D 81 9F J E061 0F 80 C E063 6E 9F 00 1E J  Initialise les reg E067 33 8D 00 5E L E06B 1F 50 T E06B 84 70 A E06F 1F 8B T	BNE JEAS JMPA SNE JMP de boot LLR JMP Jistres JEAU JFR	\$E04D \$02,5 ,X \$E061 \$6200,PCR <\$80 [\$001E] \$E0C9,PCR PC,D	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application   Sinon, exécute le boot   Flag "contrôleur absent"   Lance l'application à froid	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E113 A6 02 E115 86 C0 E117 A7 02 E119 86 00 E11B A7 08 E11D 39  Temporisation de E11E 10 8E 5F 46 E112 23D	FCB CLRA registres LEAX INC LDA LDA LDA LDA LDA STA LDA STA RTS	disque \$E7D0,PCR ,X \$04,X \$02,X #\$C0 \$02,X #\$00 \$02,X	Pas d'erreur dans CC Ptr registres disque    Pas de lecteur
E055 26 F6 B E057 32 62 L E059 A1 84 L E05B 26 04 B E05D 6E 8D 81 9F J Sortie si erreur d E061 0F 80 C E063 6E 9F 00 1E J Initialise les reg E067 33 8D 00 5E L E06B 1F 50 T E06B 1F 50 T E06B 1F 58 T E06F 1F 8B T E071 16 00 97 L	ENE JEAS MMPA SNE MMP Gle boot LLR MMP MISTRES JEAU JERA MNDA JERA	\$E04D \$02,5 ,X \$E061 \$6200,PCR <\$80 [\$001E] \$E0C9,PCR PC,D #\$70 A,DP \$E10B	donnée suivante Rétablit la pile Si checksum incorrect, reset à froid application Sinon, exécute le boot Flag "contrôleur absent" Lance l'application à froid Ptr table bits lecteurs Pour TO, DP=\$60 Pour MO, DP=\$20	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E113 A6 02 E115 86 C0 E117 A7 02 E119 86 00 E11B A7 08 E11D 39  Temporisation de E11E 10 8E 5F 46 E122 3D E123 3D	FCB CLRA registres LEAX INC LDA LDA LDA STA RTS 1 secon LDY MUL MUL	disque \$E700,PCR ,X \$04,X \$02,X #\$C0 \$02,X #\$00 \$08,X	Pas d'erreur dans CC Ptr registres disque    Pas de lecteur   sélectionné     Compteur pour 1 seconde
E055 26 F6 B E057 32 62 L E059 A1 84 B E05B 26 04 B E05D 6E 8D 81 9F J Sortie si erreur d E061 0F 80 C E063 6E 9F 00 1E J  Initialise les reg E067 33 8D 00 5E L E06B 1F 50 T E06B 1F 50 T E06B 1F 50 T E06C 1F 8B T E071 16 00 97 L  Traitement des fon	ENE JEAS MMPA SINE MMP MMP Gle boot LLR MMP JISTRES JEAU JIFR ANDA CFR JERA ACTIONS	\$E04D \$02,5 ,X \$E061 \$6200,PCR <\$80 [\$001E] \$E0C9,PCR PC,D #\$70 A,DP \$E10B standard	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application   Sinon, exécute le boot   Flag "contrôleur absent"   Lance l'application à froid   Ptr table bits lecteurs   Pour TO, DP=\$60   Pour MO, DP=\$20   Initialise registres disque	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E113 A6 02 E115 86 C0 E117 A7 02 E119 86 00 E11B A7 08 E11D 39  Temporisation de E11E 10 8E 5F 46 E112 23D	FCB CLRA registres LEAX INC LDA LDA LDA LDA LDA STA LDA STA RTS	disque \$E7D0,PCR ,X \$04,X \$02,X \$C0 \$02,X \$\$00 \$08,X \$08,X de #\$5F46	Pas d'erreur dans CC Ptr registres disque    Pas de lecteur   sélectionné
E055 26 F6 B E057 32 62 L E059 A1 84 L E05B 26 04 B E05D 6E 8D 81 9F J Sortie si erreur d E061 0F 80 C E063 6E 9F 00 1E J Initialise les reg E067 33 8D 00 5E L E06B 1F 50 T E074 34 7F E076 8D EF	BNE LEAS LEAS MPA BNE MP Le boot LLR MP Jistres LEAU LFR ANDA LFR LERA LEAU LFR LERA LESS LEAU L	\$E04D \$02,5 ,X \$E061 \$6200,PCR <\$80 [\$001E] \$E0C9,PCR PC,D #\$70 A,DP \$E10B \$E10B \$tandard U,Y,X,DP,B,A,CC	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application   Sinon, exécute le boot     Flag "contrôleur absent"   Lance l'application à froid     Ptr table bits lecteurs   Pour TO, DP=\$50   Pour MO, DP=\$20     Initialise registres disque   Initialise les registres	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E113 A6 02 E115 86 C0 E117 A7 02 E119 86 00 E118 A7 08 E11D 39  Temporisation de E11E 10 8E 5F 46 E122 3D E124 3D E125 31 3F E127 26 F9	FCB CLRA registres LEAX INC LDA LDA LDA STA LDA STA LDA RTS 1 secon LDY MUL MUL MUL LEAY BNE	disque \$E700,PCR ,X \$04,X \$02,X #\$C0 \$02,X #\$00 \$08,X	Pas d'erreur dans CC Ptr registres disque    Pas de lecteur   sélectionné     Compteur pour 1 seconde
E055 26 F6 B E057 32 62 L E059 A1 84 L E05B 26 04 B E05D 6E 8D 81 9F J Sortie si erreur d E061 0F 80 C E063 6E 9F 00 1E J  Initialise les reg E067 33 8D 00 5E L E06B 1F 50 T E06D 84 70 A E06F 1F 8B T E071 16 00 97 L  Traitement des fom E074 34 7F P E076 8D EF B	ENE EAS EMPA SNE MMP de boot LLR MMP gistres EAU FFR ANDA FFR BRA Actions SSHS SSR ADB	\$E04D \$02,S \$02,S \$E061 \$6200,PCR <\$80 [\$001E] \$E0C9,PCR PC,D #\$70 A,DP \$E10B standard U,Y,X,DP,B,A,CC \$E067 #\$96	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application   Sinon, exécute le boot   Flag "contrôleur absent"   Lance l'application à froid   Ptr table bits lecteurs   Pour TO, DP=\$60   Pour MO, DP=\$20   Initialise registres disque	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E113 A6 02 E115 86 C0 E117 A7 02 E119 86 00 E11B A7 08 E11D 39  Temporisation de E11E 10 8E 5F 46 E112 3D E124 3D E125 31 3F	FCB CLRA egistres LEAX INC LDA LDA STA LDA STA RTS 1 secon LDY MUL MUL LEAY	disque \$E7D0,PCR ,X \$04,X \$02,X \$C0 \$02,X \$\$502,X \$\$508,X de #\$5F46	Pas d'erreur dans CC Ptr registres disque    Pas de lecteur   sélectionné     Compteur pour 1 seconde
E055 26 F6 B E057 32 62 L E059 A1 84 L E05B 26 04 B E05D 6E 8D 81 9F J E061 0F 80 C E063 6E 9F 00 1E J Initialise les reg E067 33 8D 00 5E L E06B 1F 50 T E074 34 07 E E074 34 07 E E078 C6 06 L E078 34 04 E E070 96 48 L	BNE LEAS LEAS MPA BNE MP Le boot LLR MP Jistres LEAU LFR ANDA LFR LERA LEAU LFR LERA LESS LEAU L	\$E04D \$02,5 ,X \$E061 \$6200,PCR <\$80 [\$001E] \$E0C9,PCR PC,D #\$70 A,DP \$E10B \$E1	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application   Sinon, exécute le boot   Flag "contrôleur absent"   Lance l'application à froid	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E113 A6 02 E115 86 C0 E117 A7 02 E119 86 00 E11B A7 08 E11D 39  Temporisation de E11E 10 8E 5F 46 E122 3D E124 3D E124 3D E125 31 3F E127 26 F9 E129 39  Routine d'écritu	FCB CLRA egistres LEAX INC LDA LDA LDA STA LDA STA RTS 1 secon LDY MUL MUL LEAY BNE RTS	disque \$E7D0,PCR ,X \$04,X \$02,X \$502,X \$502,X \$508,X de #\$5F46	Pas d'erreur dans CC Ptr registres disque    Pas de lecteur   sélectionné     Compteur pour 1 seconde
E055 26 F6 B E057 32 62 L E059 A1 84 L E05B 26 04 B E05D 6E 8D 81 9F J E061 0F 80 C E063 6E 9F 00 1E J  Initialise les reg E067 33 8D 00 5E L E06B 1F 50 T E06B 84 70 A E06F 1F 8B T E071 16 00 97 L  Traitement des fon E074 34 7F P E076 26 06 L E078 34 04 P E077 36 48 E07E 30 8D 00 4B L	ENE LEAS LEAS LEAS LEAP LEAP LEAP LEAP LEAP LEAP LEAP LEAP	\$E04D \$02,8 ,X \$E061 \$6200,PCR <\$80 [\$001E] \$E0C9,PCR PC,D #\$70 A,DP \$E10B standard U,Y,X,DP,B,A,CC \$E067 #\$966 B <\$48 \$EDCD,PCR	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application   Sinon, exécute le boot	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E113 A6 02 E115 86 C0 E117 A7 02 E119 86 00 E11B A7 08 E11D 39  Temporisation de E11E 10 8E 5F 46 E122 3D E123 3D E124 3D E125 31 3F E127 26 F9 E129 39  Routine d'écritu E12A 96 48	FCB CLRA eggistres LEAX INC LDA LDA LDA LDA STA LDA STA LDA STA LDA STA LDA STA LDA STA LDA STA LDA STA LDA LDA LDA LDA LDA LDA LDA LDA LDA LD	disque \$E7D0,PCR ,X \$04,X \$02,X \$502,X \$502,X \$508,X de #\$5F46	Pas d'erreur dans CC Ptr registres disque    Pas de lecteur   sélectionné     Compteur pour 1 seconde
E055 26 F6 B E057 32 62 L E059 A1 84 B E059 A1 84 B E05B 26 04 B E05D 6E 8D 81 9F J E061 0F 80 C E063 6E 9F 00 1E J  Initialise les reg E067 33 8D 00 5E L E06B 1F 50 A E06B 1F 50 A E06F 1F 8B T E071 16 00 97 L  Traitement des fom E074 34 7F E076 8D EF B E078 C6 06 L E078 34 04 P E07C 96 48 L E07C 96 48 L E07C 30 8D 00 04 B E07E 3D 00 04 B E0	ENE LEAS LEAS LEAP LICE LICE MP LEAP LICE LICE MP LEAP LICE LICE MP LEAP LICE LICE LICE LICE LICE LICE LICE LICE	\$E04D \$02,8 ,X \$E061 \$6200,PCR <\$80 [\$001E] \$E0C9,PCR PC,D #\$70 A,DP \$E10B \$tandard U,Y,X,DP,B,A,CC \$E067 #\$06 B \$\$6000,PCR	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application   Sinon, exécute le boot     Flag "contrôleur absent"   Lance l'application à froid     Pur table bits lecteurs   Pour TO, DP=\$60   Pour MO, DP=\$20   Initialise registres disque     Initialise les registres   6 tentatives   maximum   Lit la commande moniteur   Prr sur "Reset"   Si reset demandé,	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E113 A6 02 E115 86 C0 E117 A7 02 E119 86 00 E11B A7 08 E11D 39  Temporisation de E11E 10 8E 5F 46 E122 3D E123 3D E124 3D E123 3D E124 3D E125 31 3F E127 26 F9 E129 39  Routine d'écritu E12A 96 48 E12C 48	FCB CLRA eggistres LEAX INC LDA LDA LDA STA STA LDA STA LDY MUL MUL LDY MUL MUL LEAY BNE RTS Ire d'un LDA ASLA	disque \$E700,PCR ,X \$04,X \$02,X \$02,X \$00 \$02,X \$00 \$08,X de #\$5F46 -\$01,Y \$E122 secteur <\$48	Pas d'erreur dans CC Ptr registres disque    Pas de lecteur   sélectionné     Compteur pour 1 seconde
E055 26 F6 E057 32 62 E059 A1 84 E059 A1 84 E050 6E 8D 81 9F E051 0F 80 E061 0F 80 E063 6E 9F 00 1E  Initialise les reg E067 33 8D 00 5E E068 1F 50 E068 47 70 E069 84 70 E069 84 70 E069 84 70 E071 16 00 97  Traitement des fon E074 34 7F E076 8D EF E078 26 06 E07A 34 04 E07C 96 48 E07E 30 8D 00 4B E07E 30 8D 00 4B E07E 30 8D 00 4B E082 85 01 E084 26 20 E086 30 8D 01 23	ENE LEAS LEAS LEAS LEAS LEAS LEAS LEAS LEAS	\$E04D \$02,5 ,X \$E061 \$6200,PCR <\$80 [\$001E] \$E0C9,PCR PC,D #\$70 A,DP \$E10B standard U,Y,X,DP,B,A,CC \$E067 \$\$600,PCR #\$06 B <\$48 \$E0CD,PCR	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application   Sinon, exécute le boot	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E111 A6 02 E115 86 C0 E117 A7 02 E119 86 00 E118 A7 08 E11D 39  Temporisation de E11E 10 8E 5F 46 E122 3D E123 3D E124 3D E125 31 3F E127 26 F9 E129 39  Routine d'écritu E12A 96 48 E12C 48 E12C 48 E12C 48 E12C 7 05 E12F 17 00 FC	FCB CLRA egistres LEAX INC LDA LDA LDA LDA LDA STA LDA STA LDA STA LDA STA LDA STA LDY MUL MUL MUL LEAY BNE RTS STB STA LDA STA LDA LDA LDA LDA LDA LDA LDA LDA LDA LD	disque \$E700,PCR ,X \$04,X \$02,X \$02,X \$00 \$08,X #\$00 \$08,X de #\$5F46 -\$01,Y \$E122 secteur <\$48	Pas d'erreur dans CC Ptr registres disque    Pas de lecteur sélectionné     Compteur pour 1 seconde     Effectue la temporisation
E055 26 F6 B E057 32 62 L E059 A1 84 B E059 A1 84 B E059 A2 84 B E059 B2 60 W E050 6E 8D 81 9F G E061 0F 80 C E063 6E 9F 00 1E G E067 33 8D 00 5E L E066 1F 50 E060 84 70 A E06F 1F 8B T E071 16 00 97 L  Traitement des fom E074 34 7F E076 8D EF B E078 C6 06 L E074 34 04 B E072 30 8D 00 4B L E072 30 8D 00 4B L E072 30 8D 00 4B L E078 30 8D 00 12 3 L E084 26 20 B E084 26 20 B E084 85 01 B	INE JEAS JEAS JEAS JEAS JEAS JEAS JEAS JEA	\$E04D \$02,8 ,X \$E061 \$6200,PCR <\$80 [\$001E] \$E0C9,PCR PC,D #\$70 A,DP \$E10B \$tandard U,Y,X,DP,B,A,CC \$E067 #\$06 B \$\$60CD,PCR #\$06 B \$\$60CD,PCR #\$06 #\$06 #\$06 #\$06 #\$06 #\$06 #\$06 #\$06	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application   Sinon, exécute le boot	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E113 A6 02 E115 86 C0 E117 A7 02 E119 86 00 E11B A7 08 E11D 39  Temporisation de E11E 10 8E 5F 46 E122 3D E123 3D E124 3D E123 3D E124 3D E125 31 3F E127 26 F9 E129 39  Routine d'écritu E12A 96 48 E12C 48 E12D 27 05 E12F 17 00 FC E132 25 D7	FCB CLRA eggistres LEAX INC LDA LDA LDA STA LDA STA LDA STA LDY MUL MUL LEAY BNE RTS I secon LDY MUL LEAY BNE RTS LDA LDA LDA LDA LDA LDA LDA LDA LDA LDA	disque \$E700,PCR ,X \$04,X \$02,X \$\$02,X \$\$00 \$02,X \$\$00, \$02,X \$\$00, \$01,Y \$\$122 \$\$ecteur \$\$48 \$\$134 \$\$222 \$\$210B	Pas d'erreur dans CC Ptr registres disque    Pas de lecteur sélectionné     Compteur pour 1 seconde     Effectue la temporisation     Recherche la piste Si erreur, sort
E055 26 F6 B E057 32 62 L E059 A1 84 B E059 A1 84 B E05B 26 04 B E05D 6E 8D 81 9F J E061 0F 80 C E063 6E 9F 00 1E J Initialise les reg E067 33 8D 00 5E L E06B 1F 50 T E06B 1F 50 T E06B 1F 8B T E071 16 00 97 L  Traitement des fon E074 34 7F E076 8D EF B E078 C6 06 L E077 34 04 B E072 96 48 L E076 30 8D 00 4B L E082 85 01 B E084 26 20 B E084 26 20 B E084 26 20 B E088 85 02 B E088 85 02 B E088 85 02 B E088 B E089 B E088 B	NNE LEAS LEAS LEAS LEAS LEAS LEAS LEAS LEA	\$E04D \$02,5 ,X \$E061 \$6200,PCR <\$80 [\$001E] \$E0C9,PCR PC,D #\$70 A,DP \$E10B \$tandard U,Y,X,DP,B,A,CC \$E067 #\$06 B <\$48 \$E0CD,PCR #\$01 \$E004 \$E005,PCR	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application   Sinon, exécute le boot   Flag "contrôleur absent"   Lance l'application à froid   Ptr table bits lecteurs   Pour TO, DP=\$60   Pour MO, DP=\$20   Initialise registres disque   Initialise les r	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E113 A6 02 E115 86 C0 E117 A7 02 E119 86 00 E11B A7 08 E11D 39  Temporisation de E11E 10 8E 5F 46 E122 3D E124 3D E124 3D E125 31 3F E127 26 F9 E129 39  Routine d'écritu E12A 96 48 E12C 48 E12C 48 E12C 48 E12D 27 05 E12F 17 00 FC E132 25 D7 E134 30 8D 06 98	FCB CLRA egistres LEAX INC LDA LDA LDA STA LDA STA RTS : 1 secon LDY MUL MUL MUL MUL LEAY BNE RTS : re d'un LDA ASLA BEO LBSR BCS LBSR BCS LBSR BCS LBSR	disque \$E700,PCR ,X \$04,X \$02,X #\$00 \$02,X #\$00 \$08,X de #\$5F46 -\$01,Y \$E122 secteur <\$48 \$E134 \$E22E \$E10B \$E700,PCR	Pas d'erreur dans CC Ptr registres disque    Pas de lecteur sélectionné     Compteur pour 1 seconde     Effectue la temporisation     Recherche la piste Si erreur, sort Ptr registre disque
E055 26 F6 B E057 32 62 L E059 A1 84 B E059 A1 84 B E059 A2 84 B E059 B2 60 W E051 GE 8D 81 9F G E061 OF 80 C E063 GE 9F 00 1E G E067 33 8D 00 5E L E066 B2 F5 C E067 B8 T E071 16 00 97 L  Traitement des fom E074 34 7F E076 BD EF B E078 C6 06 L E074 34 07 B E077 30 8D 00 4B L E072 30 8D 01 23 L E084 26 20 B E084 26 20 B E086 30 8D 01 23 L E088 85 01 B E082 E086 26 18 B E082 E086 26 18 B E082 E086 30 8D 00 98 L E082 E083 E092 E086 B E082 E086 BB E092 E096 BB E098 BB E	NNE JEAS JEAS JEAS JEAS JEAS JEAS JEAS JEA	\$E04D \$02,5 ,X \$E061 \$6200,PCR <\$80 [\$001E] \$E0C9,PCR PC,D #\$70 A,DP \$E10B \$tandard U,Y,X,DP,B,A,CC \$E067 #\$06 B <\$48 \$E0CD,PCR #\$06 B \$E0CD,PCR #\$01 \$E0A6 \$E1AA,PCR #\$02 \$E0A6 \$E1AA,PCR #\$08	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application   Sinon, exécute le boot	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E113 A6 02 E115 86 C0 E117 A7 02 E119 86 00 E11B A7 08 E11D 39  Temporisation de E11E 10 8E 5F 46 E122 3D E123 3D E124 3D E123 3D E124 3D E125 31 3F E127 26 F9 E129 39  Routine d'écritu E12A 96 48 E12D 27 05 E12F 17 00 FC E132 25 D7 E134 30 8D 06 98 E138 C6 C5 E13A 34 41	FCB CLRA eegistres LEAX INC LDA LDA LDA STA LDA STA LDA STA LDY MUL MUL LEAY BNE RTS STA RTS 1 secon LDY MUL LEAY BNE RTS LEAY BNE RTS LDA LDA LDA LDA LDA LDA LDA LDA LDA LDA	disque \$E7D0,PCR ,X \$04,X \$04,X \$02,X \$\$00 \$02,X \$\$508,X de \$\$5546 -\$01,Y \$\$E122 \$\$ecteur \$\$48 \$\$E134 \$\$E22E \$\$E10B \$\$E7D0,PCR \$\$55 \$\$U,CC	Pas d'erreur dans CC Ptr registres disque    Pas de lecteur sélectionné     Compteur pour 1 seconde     Effectue la temporisation    Recherche la piste Si erreur, sort Ptr registre disque Code "read sector" Protège flag interruptions
E055 26 F6 B E057 32 62 L E059 A1 84 B E059 A1 84 B E059 A2 84 B E059 B 6E 8D 81 9F J E061 OF 80 B E063 6E 9F 00 1E J Initialise les reg E067 33 8D 00 5E L E068 B1 F5 D E068 B7 OF B E068 B7 OF B E074 34 7F E076 8D EF B E078 C6 06 L E077 B0 E078 B0 EF B E078 C6 06 L E079 B0 EF B E078 B0 EF B E082 B5 01 B E082 B5 01 B E082 B5 01 B E084 26 20 B E086 B5 02 B E088 B5 02 B E088 B5 02 B E088 B5 02 B E088 B5 00 B E098 B0 B0 B B E099 B0 B B B E098 B0 B B B E099 B0 B B E099 B0 B B B E098 B0 B B B B E098 B0 B B B E098 B0 B B B E098 B0 B B B B B E098 B0 B B B B B E098 B0 B B B B B E098 B0 B	NNE LEAS LEAS LEAS MMP He boot LIR MP JISTERS LEAU JISTERS LEAU LIR MP JISTERS LEAU LIR MP LEAX LEAU LIR MP LI MP LIR MP LIR MP	\$E04D \$02,5 ,X \$E061 \$6200,PCR <\$80 [\$001E] \$E0C9,PCR PC,D #\$70 A,DP \$E10B \$tandard U,Y,X,DP,B,A,CC \$E067 #\$06 B <\$48 \$E0CD,PCR #\$01 \$E10A,PCR #\$02 \$E10A,PCR #\$02 \$E10A,PCR #\$02 \$E10A,PCR #\$02 \$E10A,PCR #\$08 \$E10A,PCR #\$08 \$E10A,PCR #\$08 \$E10A,PCR \$E10A,PC	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application   Sinon, exécute le boot   Flag "contrôleur absent"   Lance l'application à froid	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E111 A6 02 E115 86 C0 E117 A7 02 E119 86 00 E11B A7 08 E11D 39  Temporisation de E11E 10 8E 5F 46 E122 3D E123 3D E124 3D E124 3D E125 31 3F E127 26 F9 E129 39  Routine d'écritu E12A 96 48 E12C 48 E12C 48 E12C 27 05 E12F 17 00 FC E132 25 D7 E134 30 8D 06 98 E138 C6 C5 E13A 34 41 E13C 17 00 E3	FCB CLEAX CLEAX LEAX INC LDA LDA LDA LDA STA LDA STA RTS  1 secon LDY MUL MUL MUL MUL LEAY BNE RTS  IT e d'un LDA ASLA BEG LBSR BCS LBSR BCS LBSR LDB PSHS LBSR LBSR LBSR LBSR LBSR LBSR LBSR	disque \$E7D0,PCR ,X \$04,X \$04,X \$02,X #\$C0 \$02,X #\$00 \$08,X de #\$5F46 -\$01,Y \$E122 secteur <\$48 \$E134 \$E22E \$E10B \$E7D0,PCR #\$C0 \$E10B \$E7D0,PCR	Pas d'erreur dans CC Ptr registres disque    Pas de lecteur sélectionné     Compteur pour 1 seconde     Effectue la temporisation     Recherche la piste   Si erreur, sort   Ptr registre disque   Code "read sector"   Protège flag interruptions   Engage 1'opération disque
E055 26 F6 B E057 32 62 L E059 A1 84 B E059 A1 84 B E059 A2 84 B E059 B26 04 B E050 6E 8D 81 9F G E061 0F 80 C E063 6E 9F 00 1E G E067 33 8D 00 5E L E068 1F 80 T E068 1F 80 T E071 16 00 97 L  Traitement des fom E074 34 7F E076 8D EF E078 C6 06 L E0774 34 07 B E0774 34 07 B E0774 30 B E0775 30 B E078 C6 06 L E078 30 B E078 30 B E078 30 B E078 30 B E088 26 18 B E088 30 B E098 85 00 B E099 85 08 B E099 85 20	NNE JEAS JEAS JEAS JEAS JEAS JEAS JEAS JEA	\$E04D \$02,5 ,X \$E061 \$6200,PCR <\$80 [\$001E] \$E0C9,PCR PC,D #\$70 A,DP \$E10B \$tandard U,Y,X,DP,B,A,CC \$E067 #\$06 B <\$48 \$E0CD,PCR #\$06 B \$E0CD,PCR #\$01 \$E0A6 \$E1AA,PCR #\$02 \$E0A6 \$E1AA,PCR #\$08	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application   Sinon, exécute le boot	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E113 A6 02 E115 86 C0 E117 A7 02 E119 86 00 E11B A7 08 E11D 39  Temporisation de E11E 10 8E 5F 46 E122 3D E123 3D E124 3D E123 3D E124 3D E125 31 3F E127 26 F9 E129 39  Routine d'écritu E12A 96 48 E12C 48 E12C 48 E12C 27 05 E12F 17 00 FC E132 25 D7 E134 30 8D 06 98 E138 C6 C5 E13A 34 41 E13C 17 00 E3 E13F DE 4F E141 10 8E 5F 46	FCB CLRA CEGISTRES LEAX INC LDA LDA LDA LDA STA LDA STA LDA STA LDY MUL LDY MUL LEAY BNE RTS LEAY BNE RTS LEAY BNE RTS LEAY LDA	disque \$E7D0,PCR ,X \$04,X \$02,X \$\$02,X \$\$00 \$02,X \$\$00 \$08,X de \$\$134 \$\$2122 \$\$222 \$\$210B \$\$2700,PCR \$\$20 \$\$222 \$\$48 \$\$222 \$\$48	Pas d'erreur dans CC Ptr registres disque    Pas de lecteur sélectionné     Compteur pour 1 seconde     Effectue la temporisation    Recherche la piste Si erreur, sort Ptr registre disque Code "read sector" Protège flag interruptions
E055 26 F6 B E057 32 62 L E059 A1 84 B E059 A1 84 B E059 A2 84 B E059 A2 84 B E058 26 04 B E051 0F 80 B E061 0F 80 B E063 6E 9F 00 1E J Initialise les reg E067 33 8D 00 5E L E068 1F 50 T E068 1F 50 T E068 1F 00 97 A E06F 1F 8B T E071 16 00 97 B E074 34 7F E076 8D EF B E078 C6 06 L E074 34 7F E076 8D EF B E078 C6 06 L E074 34 04 B E07E 30 8D 00 4B L E082 85 01 B E082 85 01 B E082 85 01 B E084 26 20 B E086 30 8D 00 98 L E088 30 8D 00 98 L E092 85 08 B E094 26 10 B E094 26 10 B E096 30 8D 02 AA L E096 30 8D 02 AA L E096 30 8D 02 AA L E097 26 08 B E0992 E0 86 B	NNE LEAS LEAS LEAS LEAS LEAS LEAS LEAS LEA	\$E04D \$02,8 ,X \$E061 \$6200,PCR <\$80 [\$001E] \$E0C9,PCR PC,D #\$70 A,DP \$E10B \$tandard U,Y,X,DP,B,A,CC \$E067 #\$06 B <\$48 \$E0CD,PCR #\$01 \$E00A6 \$E1AD,PCR #\$02 \$E0A6 \$E1AD,PCR #\$02 \$E0A6 \$E1AD,PCR #\$08 \$E1AD,PCR \$E1AD,PCR #\$08 \$E1AD,PCR	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application   Sinon, exécute le boot	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E111 A6 02 E115 86 C0 E117 A7 02 E119 86 00 E118 A7 08 E11D 39  Temporisation de E11E 10 8E 5F 46 E122 3D E123 3D E124 3D E124 3D E125 31 3F E127 26 F9 E129 39  Routine d'écritu E12A 96 48 E12C 48 E12C 48 E12C 27 05 E12F 17 00 FC E132 25 D7 E124 30 8D 06 98 E138 C6 C5 E13A 34 41 E13C 17 00 E3 E13F DE 4F E141 10 8E 5F 46 E145 31 3F	FCB CCLRA egistres LEAX INC LDA LDA LDA LDA STA LDA STA LDA STA RTS  1 secon LDY MUL MUL MUL MUL LEAY BNE RTS  IT e d'un LDA ASLA BEG LBSR BCS LBSR BCS LBSR LDB PSHS LDB PSHS LDU LDA LBSR LDB LBSR LDB LBAX LBAX LBAX LBAX LBAX LBAX LBAX LBA	disque \$E7D0,PCR ,X \$04,X \$04,X \$02,X #\$C0 \$02,X #\$00 \$08,X de #\$5F46 -\$01,Y \$E122 secteur <\$48 \$E134 \$E22E \$E10B \$E7D0,PCR #\$C5 U,CC \$E222 <\$4F \$E222 <\$4F \$E34	Pas d'erreur dans CC Ptr registres disque    Pas de lecteur sélectionné     Compteur pour 1 seconde     Effectue la temporisation    Recherche la piste Si erreur, sort     Ptr registre disque     Code "read sector"     Protège flag interruptions     Engage l'opération disque     Ptr buffer de secteur     Compteur pour une piste     Si fin de décomptage,
E055 26 F6 B E057 32 62 L E059 A1 84 B E059 A1 84 B E059 A1 84 B E059 A2 84 B E050 6E 8D 81 9F G E061 0F 80 C E063 6E 9F 00 1E G E067 33 8D 00 5E L E068 1F 50 E E067 16 00 97 E E068 1F 8B E E071 16 00 97 L  Traitement des fon E074 34 7F E E076 8D EF B E078 26 60 G E078 34 04 E E078 34 04 E E078 34 04 E E078 36 06 E E078 36 06 E E078 37 E E078 26 06 E E078 36 07 E E082 85 01 E E082 85 01 E E082 85 01 E E084 26 20 B E085 30 8D 00 4B L E082 85 01 E E086 30 8D 00 98 L E088 30 8D 00 98 L E098 30 8D 00 98 L E099 26 08 B E094 26 10 E E096 30 8D 02 AA L E099 85 20 B E090 26 08 B E094 26 10 B E096 30 8D 02 AA L E098 85 20 B E099 20 26 08 B E099 20 08	NNE LEAS LEAS LEAS LEAS LEAS LEAS LEAS LEA	\$E04D \$02,5 ,X \$E061 \$6200,PCR \$8000,PCR \$8000,PCR PC,D #\$700 A,DP \$E10B standard U,Y,X,DP,B,A,CC \$E067 \$E0067 \$E0067 \$E0067 \$E0067 \$E0067 \$E0067 \$E0067 \$E0068 \$E0069 \$E0069 \$E0069 \$E12A,PCR #\$00 \$E12A,PCR #\$20 \$E12A,PCR #\$20 \$E12A,PCR \$E344,PCR \$E344,PCR \$E344,PCR \$E346 \$E344,PCR \$E346 \$E346 \$E346,PCR	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application   Sinon, exécute le boot	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E111 A6 02 E115 86 C0 E117 A7 02 E119 86 00 E118 A7 08 E11D 39  Temporisation de E122 3D E123 3D E124 3D E125 31 3F E127 26 F9 E129 39  Routine d'écritu E12A 96 48 E12D 27 05 E12F 17 00 FC E132 25 D7 E134 30 8D 06 98 E138 C6 C5 E13A 34 41 E13C 17 00 E3 E13F DE 4F E141 10 8E 5F 46 E145 31 3F E147 27 0F	FCB CLRA cegistres LEAX INC LDA	disque \$E700,PCR ,X \$04,X \$02,X \$\$02,X \$\$02,X \$\$00 \$08,X de #\$5F46 -\$01,Y \$E122 secteur <\$48 \$E22E \$E10B \$E700,PCR #\$C5 U,CC \$E222 \$\$48 \$\$5F46 -\$01,Y \$E158	Pas d'erreur dans CC Ptr registres disque    Pas de lecteur sélectionné     Compteur pour 1 seconde     Effectue la temporisation    Recherche la piste     Si erreur, sort     Ptr registre disque     Code "read sector"     Protège flag interruptions     Engage 1 opération disque     Ptr buffer de secteur     Compteur pour une piste
E055 26 F6 B E057 32 62 L E059 A1 84 B E059 A1 84 B E059 A2 84 B E059 A2 84 B E059 A2 84 B E058 26 04 B E061 0F 80 C E063 6E 9F 00 1E J Initialise les reg E067 33 8D 00 5E L E068 1F 50 T E068 1F 50 T E068 1F 50 T E067 16 00 97 A E06F 1F 8B T E071 16 00 97 B E074 34 7F B E076 8D EF B E078 C6 06 L E074 34 7F B E078 C6 06 L E074 34 04 B E07E 30 8D 00 4B L E07E 30 8D 00 4B L E082 85 01 B E082 85 01 B E082 85 01 B E082 85 01 B E082 85 00 B E094 26 10 B E094 26 10 B E096 30 8D 01 8C L E096 30 8D 02 AA L E099A 85 20 B E099C 26 08 B E094 27 1B B E0084 B E009C 26 08 B E004C 27 1B B E008C 27 1B B E008C 27 1B B E008C 28 E004 27 1B E	NNE LEAS LEAS MMP He boot LIR MP He boot LIR MP JISTER LEAU LEAU LEAU LEAU LEAU LEAU LEAU LEAU	\$E04D \$02,5 ,X \$E061 \$6200,PCR \$80 [\$001E] \$E0C9,PCR PC,D #\$70 A,DP \$E10B \$tandard U,Y,X,DP,B,A,CC \$E067 #\$06 B <\$48 \$E0CD,PCR #\$01 \$E0A6 \$E12A,PCR #\$02 \$E0A6 \$E12A,PCR #\$08 \$E12A,PCR #\$08 \$E13A,PCR \$E13A,P	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application   Sinon, exécute le boot   Flag "contrôleur absent"     Lance l'application à froid   Ptr table bits lecteurs   Pour TO, DP=\$60   Pour MO, DP=\$20   Initialise registres disque   Initialise les registres disque   Initialise les registres     6 tentatives     maximum     Lit la commande moniteur     Ptr sur "Reset"     Si reset demandé,     exécute le programme     Ptr sur "Ecriture secteur"     Si lecture demandée,     exécute le programme     Ptr sur "Ecriture"     Si écriture demandée,     exécute le programme     Ptr sur "Piste O"     Si piste O demandée,     exécute le programme     Ptr sur "Recherche piste"     Si recherche piste non     demandée, sort avec erreur	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E113 A6 02 E115 86 C0 E117 A7 02 E119 86 00 E118 A7 08 E11D 39  Temporisation de E11E 10 8E 5F 46 E122 3D E123 3D E124 3D E123 3D E124 3D E125 31 3F E127 26 F9 E129 39  Routine d'écritu E12A 96 48 E12C 48 E12C 48 E12C 27 05 E12F 17 00 FC E132 25 D7 E12F 17 00 FC E132 25 D7 E128 30 8D 06 98 E138 C6 C5 E13A 34 41 E13C 17 00 E3 E13F DE 4F E141 10 8E 5F 46 E145 31 3F E147 27 0F E149 E6 03 E148 C5 80	FCB CLRA CEGISTRES LEAX INC LDA LDA LDA STA LDA STA LDA SMUL MUL LEAY BBCQ LBSR BCS LEAX LDB PSHS LDB PSHS LDB LDB LBSR LBBR LBBR LBBR LBBR LBBR LBBR LBB	disque \$E7D0,PCR ,X \$04,X \$04,X \$02,X #\$C0 \$02,X #\$00 \$08,X de #\$5F46 -\$01,Y \$E122 secteur <\$48 \$E134 \$E22B \$E10B, \$E10D,PCR #\$C5 U,CC \$E222 <\$4F, \$E10B, \$E7D0,PCR #\$5F46 -\$01,Y \$E158 \$03,X #\$80	Pas d'erreur dans CC Ptr registres disque    Pas de lecteur sélectionné     Compteur pour 1 seconde     Effectue la temporisation    Recherche la piste Si erreur, sort     Ptr registre disque     Code "read sector"     Protège flag interruptions     Engage l'opération disque     Ptr buffer de secteur     Compteur pour une piste     Si fin de décomptage,
E055 26 F6 B E0577 32 62 L E0599 A1 84 B E0599 A1 84 B E0590 A1 84 B E0590 A2 B E0590 A2 B E0590 A2 B E061 0F 80 B E063 6E 9F 00 1E J  Initialise les reg E067 33 8D 00 5E L E068 1F 50 A2 B E068 1F 50 A2 B E067 A34 87 B E071 16 00 97 L  Traitement des fon E074 34 7F E076 8D EF B E078 26 06 L E07A 34 04 B E07E 30 8D 00 4B L E082 85 01 B E082 85 01 B E084 26 20 B E086 A3 85 02 B E087 B E088 B E098 B E0	NNE JEAS JEAS JEAS JEAS JEAS JEAS JEAS JEA	\$E04D \$02,5 ,X \$E061 \$6200,PCR \$8200,PCR \$S000 \$E009,PCR PC,D #\$70 A,DP \$E10B standard U,Y,X,DP,B,A,CC \$E067 \$\$006 B \$\$8000,PCR #\$06 B \$\$8000,PCR #\$01 \$\$006 \$\$130,PCR #\$02 \$\$108 \$\$	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application   Sinon, exécute le boot	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E111 A6 02 E115 86 C0 E117 A7 02 E119 86 00 E118 A7 08 E11D 39  Temporisation de E122 3D E123 3D E124 3D E125 31 3F E127 26 F9 E129 39  Routine d'écritu E12A 96 48 E12C 48 E12D 27 05 E12F 17 00 FC E132 25 D7 E134 30 8D 06 98 E138 C6 C5 E13A 34 41 E13C 17 00 E3 E13F DE 4F E141 10 8E 5F 46 E145 31 3F E147 27 0F E149 E6 03 E14B C5 80 E14B C5 80 E14B C7 09	FCB CLRA cegistres LEAX INC LDA LDA LDA LDA LDA LDA LDA STA LDA LDY MUL MUL LEAY BNE SNE LDA SEQ LEAX LDB LBSR BCS LEAX LDB PSHS LLBSR LBSR LBSR LBSR LBSR LBSR LBSR LB	disque \$E7D0,PCR ,X \$04,X \$02,X \$\$02,X \$\$00 \$02,X \$\$00 \$08,X de #\$5F46 -\$01,Y \$E122 secteur <\$48 \$E134 \$E22E \$E10B \$E7D0,PCR \$\$C5 \$\$CC \$\$CC \$\$222 <\$47 \$\$5F46 -\$01,Y \$\$E158 \$\$00	Pas d'erreur dans CC Ptr registres disque    Pas de lecteur sélectionné     Compteur pour 1 seconde     Effectue la temporisation     Recherche la piste     Si erreur, sort     Ptr registre disque     Code "read sector"     Protège flag interruptions     Engage l'opération disque     Ptr buffer de secteur     Compteur pour une piste     Si fin de décomptage,     traite l'erreur     Si fin opération, sort
E055 26 F6 B E057 32 62 L E059 A1 84 B E059 A1 84 B E059 A2 84 B E059 B2 60 W E061 OF 80 C E061 OF 80 C E063 6E 9F 00 1E J  Initialise les reg E067 33 8D 00 5E L E068 1F 80 T E068 1F 80 T E071 16 00 97 A  Traitement des fon E074 34 7F E076 8D EF E078 C6 06 L E0774 34 07 E E0774 34 07 E E078 C6 06 L E078 30 80 00 4B L E078 30 80 00 4B L E078 30 80 00 98 L E082 85 01 B E084 26 20 B E086 30 80 00 98 L E088 30 80 00 98 L E088 30 80 00 98 L E089 30 80 00 98 L E096 30 80 00 98 L E096 30 80 00 98 L E096 30 80 00 98 L E097 30 80 00 98 L E098 30 80 00 98 L E099 85 08 B E094 26 10 B E096 30 80 00 8 L E097 30 80 00 8 L E098 85 08 B E099 26 08 B E094 85 00 B E096 30 80 00 8C L E096 30	INE JEAS JEAS JEAS JEAS JEAS JEAS JEAS JEA	\$E04D \$02,8 ,X \$E061 \$6200,PCR <\$80 [\$001E] \$E0C9,PCR PC,D #\$70 A,DP \$E10B \$tandard U,Y,X,DP,B,A,CC \$E067 #\$06 #\$06 #\$06 #\$06 \$E0CD,PCR #\$01 \$E0A6 \$E0CD,PCR #\$01 \$E0A6 \$E12A,PCR #\$02 \$E0A6 \$E12A,PCR #\$08 \$E12A,PCR #\$20 \$E12A,PCR \$E12A,P	donnée suivante Rétablit la pile Si checksum incorrect, reset à froid application Sinon, exécute le boot Flag "contrôleur absent" Lance l'application à froid  Ptr table bits lecteurs  Pour TO, DP=\$60 Pour MO, DP=\$20 Initialise les registres disque  Initialise les registres disque  Initialise les registres 6 tentatives maximum Lit la commande moniteur Ptr sur "Reset" Si reset demandé, exécute le programme Ptr sur "Lecture secteur" Si lecture demandée, exécute le programme Ptr sur "Ecriture" Si écriture demandée, exécute le programme Ptr sur "Piste 0" Si piste 0 demandée, exécute le programme Ptr sur "Recherche piste" Si recherche piste non demandée, sort avec erreur Exécute le programme Si ok, sort	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E113 A6 02 E115 86 C0 E117 A7 02 E119 86 00 E118 A7 08 E11D 39  Temporisation de E11E 10 8E 5F 46 E122 3D E123 3D E124 3D E123 3D E124 3D E123 3D E124 3D E125 31 3F E127 26 F9 E129 39  Routine d'écritu E12A 96 48 E12C 48 E12C 48 E12C 48 E12D 27 05 E12F 17 00 FC E132 25 D7 E134 30 8D 06 98 E138 C6 C5 E13A 34 41 E13C 17 00 E3 E13F DE 4F E141 10 8E 5F 46 E145 31 3F E147 27 0F E149 E6 03 E14B C5 80 E14D 27 09 E14F 54	FCB CLRA CEQISTRES LEAX INC LDA LDA LDA LDA STA LDA STA LDA STA LDY MUL LEAY MUL LEAY BNE RTS LEAX LDB BCS LEAX LDB PSHS LBSR LBSR LBSR LBDY LEAY LDB LDY LEAY LDB	disque \$E7D0,PCR ,X \$04,X \$02,X \$\$02,X \$\$00 \$02,X \$\$00 \$08,X de #\$5F46 -\$01,Y \$E122 secteur <\$48 \$E134 \$E22E \$E10B \$E7D0,PCR \$\$C5 U,CC \$\$222 <\$47 \$\$5F46 -\$01,Y \$\$E158 \$\$03,X \$\$80 \$\$134 \$\$250 \$\$222 \$\$245 \$\$250 \$\$250 \$\$26	Pas d'erreur dans CC Ptr registres disque    Pas de lecteur sélectionné     Compteur pour 1 seconde     Effectue la temporisation    Recherche la piste   Si erreur, sort     Ptr registre disque   Code "read sector"     Protège flag interruptions   Engage 1 'opération disque     Ptr buffer de secteur   Compteur pour une piste   Si fin de décomptage, traite 1'erreur     Si fin opération, sort     Si pas de donnée,
E055 26 F6 B E0577 32 62 L E0599 A1 84 B E0599 A1 84 B E0590 A1 84 B E0590 A2 84 B E0590 A2 84 B E0501 OF 80 B E063	INE JEAS JEAS JEAS JEAS JEAS JEAS JEAS JEA	\$E04D \$02,8 ,X \$E061 \$6200,PCR \$8200,PCR \$8000 [\$001E] \$E0C9,PCR PC,D #\$70 \$E10B \$tandard U,Y,X,DP,B,A,CC \$E067 \$\$046 \$E006 \$E006 \$E006 \$E006 \$E006 \$E12A,PCR #\$08 \$E12A,PCR #\$20 \$E12A,PCR #\$20 \$E12A,PCR #\$20 \$E12A,PCR \$E12A,PC	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application   Sinon, exécute le boot	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E111 A6 02 E115 86 C0 E117 A7 02 E119 86 00 E118 A7 08 E11D 39  Temporisation de E11E 10 8E 5F 46 E122 3D E123 3D E124 3D E125 31 3F E127 26 F9 E129 39  Routine d'écritu E12A 96 48 E12C 48 E12D 27 05 E12F 17 00 FC E132 25 D7 E134 30 8D 06 98 E138 C6 C5 E13A 34 41 E13C 17 00 E3 E13F DE 4F E141 10 8E 5F 46 E145 31 3F E147 27 0F E149 E6 03 E14B C5 80 E14D 27 09 E14F 54 E150 24 F3 E152 A6 C0	FCB CLRA Cegistres LEAX INC LDA LDA LDA LDA STA LDY MUL MUL LEAY BNE SNE LEAX LDB EQ LBSR BCS LEAX LDB PSHS LLBSR LBSR LBSR LBSR LBSR LBSR LBSR LB	disque \$E700,PCR ,X \$04,X \$02,X \$\$02,X \$\$02,X \$\$00 \$08,X de #\$5F46 -\$01,Y \$E122 secteur <\$48 \$E134 \$E22E \$E10B,PCR #\$C5 U,CC \$E2222 <\$44 \$5F46 -\$01,Y \$E158 \$E158 \$E158 \$E158 \$E145 ,U+	Pas de lecteur sélectionné  Pas de lecteur sélectionné  Compteur pour 1 seconde  Effectue la temporisation  Recherche la piste Si erreur, sort Ptr registre disque Code "read sector" Protège flag interruptions Engage l'opération disque Ptr buffer de secteur Compteur pour une piste Si fin de décomptage, traite l'erreur  Si fin opération, sort  Si pas de donnée, attend capture Lit la donnée
E055 26 F6 B E057 32 62 L E059 A1 84 B E059 A1 84 B E059 A2 84 B E059 A2 84 B E059 A2 84 B E061 OF 80 C E061 OF 80 C E063 6E 9F 00 1E J  Initialise les reg E067 33 8D 00 5E L E068 1F 80 T E068 1F 80 T E071 16 00 97 A  Traitement des for E074 34 7F E076 8D EF B E078 C6 06 L E074 34 04 B E072 30 8D 00 4B L E076 30 8D 00 4B L E076 30 8D 00 4B L E078 26 60 B E078 30 8D 00 98 L E088 26 18 B E082 26 18 B E082 26 18 B E092 26 08 B E094 26 10 B E096 30 8D 02 AA L E096 30 8D 02 AA L E097 30 8D 00 98 L E078 30 8D 02 AA L E088 26 10 B E096 30 8D 02 AA L E089 26 08 B E097 30 8D 01 8C L E0804 27 1B B E0804 27 1B B E0804 27 1B B E0806 AD 84 L E008 24 18 B E0808 26 12 B E0808 E091 E0	INE JEAS JEAS JEAS JEAS JEAS JEAS JEAS JEA	\$E04D \$02,8 ,X \$E061 \$6200,PCR <\$80 [\$001E] \$E0C9,PCR PC,D #\$70 A,DP \$E10B \$tandard U,Y,X,DP,B,A,CC \$E067 #\$06 B \$\$48 \$\$48 \$\$00,PCR #\$01 \$E0A6 \$\$12A,PCR #\$02 \$E0A6 \$E12A,PCR #\$08 \$E12A,PCR #\$10 \$E12A,PCR \$E12A,P	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application   Sinon, exécute le boot	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E113 A6 02 E115 86 C0 E117 A7 02 E119 86 00 E118 A7 08 E11D 39  Temporisation de E11E 10 8E 5F 46 E122 3D E123 3D E124 3D E123 3D E124 3D E123 3D E124 3D E125 31 3F E127 26 F9 E129 39  Routine d'écritu E12A 96 48 E12C 48 E12C 48 E12C 27 05 E12F 17 00 FC E132 25 D7 E134 30 8D 06 98 E138 C6 C5 E13A 34 41 E13C 17 00 E3 E13B DE 4F E141 10 8E 5F 46 E145 31 3F E147 27 0F E149 E6 03 E14B C5 80 E14D 27 09 E14F 54 E150 24 F3 E155 26 C0 E154 A7 84	FCB CLRA CEQISTRES LEAX INC LDA LDA LDA LDA STA LDA STA LDA STA LDY MUL LEAY MUL LEAY BNE RTS LEAX LEAX LDB BCS LEAX LDB LBSR LBSR LBSR LBSR LBSR LBBC LBBC LBBC LBBC LBBC LBBC LBBC LBB	disque \$E700,PCR ,X \$04,X \$02,X \$\$02,X \$\$00 \$02,X \$\$00 \$08,X de \$\$01,Y \$\$122 \$\$ecteur <\$48 \$\$134 \$\$222 \$\$e10B \$\$E700,PCR \$\$55 \$\$00,Y \$\$122 \$\$134 \$\$222 \$\$134 \$\$222 \$\$210B \$\$1700,PCR \$\$210B \$\$210	Pas de lecteur sélectionné  Pas de lecteur sélectionné  Compteur pour 1 seconde  Effectue la temporisation  Recherche la piste Si erreur, sort Ptr registre disque Code "read sector" Protège flag interruptions Engage l'opération disque Ptr buffer de secteur Compteur pour une piste Si fin de décomptage, traite l'erreur  Si fin opération, sort  Si pas de donnée, attend capture Lit la donnée Sauve la donnée
E055 26 F6 B E057 32 62 L E059 A1 84 B E059 A1 84 B E059 A1 84 B E059 A2 B B B1 9F J E061 OF 80 B E061 OF 80 B E063 6E 9F 00 1E J Initialise les reg E067 33 8D 00 5E L E068 1F 50 T E068 1F 50 T E068 1F 50 T E067 16 00 97 A E067 1F 8B T E078 80 EF B E078 C6 06 L E074 34 7F E076 8D EF B E078 C6 06 L E074 34 04 B E07E 30 8D 00 4B L E07C 96 48 L E07C 96 60 L E07C 96 80 L E07C 97	INE JEAS JEAS JEAS JEAS JEAS JEAS JEAS JEA	\$E04D \$02,8 ,X \$E061 \$6200,PCR \$8200,PCR \$8000 [\$001E] \$E0C9,PCR PC,D #\$70 \$E10B \$tandard U,Y,X,DP,B,A,CC \$E067 \$\$046 \$E006 \$E006 \$E006 \$E006 \$E006 \$E12A,PCR #\$08 \$E12A,PCR #\$20 \$E12A,PCR #\$20 \$E12A,PCR #\$20 \$E12A,PCR \$E12A,PC	donnée suivante Rétablit la pile   Si checksum incorrect,   reset à froid application   Sinon, exécute le boot	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E111 A6 02 E115 86 C0 E117 A7 02 E119 86 00 E118 A7 08 E11D 39  Temporisation de E11E 10 8E 5F 46 E122 3D E123 3D E124 3D E125 31 3F E127 26 F9 E129 39  Routine d'écritu E12A 96 48 E12C 48 E12D 27 05 E12F 17 00 FC E132 25 D7 E134 30 8D 06 98 E138 C6 C5 E13A 34 41 E13C 17 00 E3 E13F DE 4F E141 10 8E 5F 46 E145 31 3F E147 27 0F E149 E6 03 E14B C5 80 E14D 27 09 E14F 54 E150 24 F3 E152 A6 C0	FCB CLRA cegistres LEGAX INC LDA LDA LDA LDA STA LDA STA LDA STA LDA STA LDA STA LDA STA LDY MUL MUL MUL MUL LEAY BEQ LBSR BCQ LBSR LDB LBSR LBSR LBSR LBSR LBSR LBSR LBSR LBS	disque \$E700,PCR ,X \$04,X \$02,X \$502,X \$500 \$08,X \$00 \$08,X de #\$5F46 -\$01,Y \$E122 secteur <\$48 \$E134 \$E22E \$E100 \$E700,PCR #\$C5 U,CC \$E222 <\$4F #\$5F46 -\$01,Y \$E158 \$03,X \$E158 \$03,X \$E158 \$03,X \$E158 \$E158	Pas de lecteur sélectionné  Pas de lecteur sélectionné  Compteur pour 1 seconde  Effectue la temporisation  Recherche la piste Si erreur, sort Ptr registre disque Code "read sector" Protège flag interruptions Engage l'opération disque Ptr buffer de secteur Compteur pour une piste Si fin de décomptage, traite l'erreur  Si fin opération, sort  Si pas de donnée, attend capture Lit la donnée
E055 26 F6 B E057 32 62 L E059 A1 84 B E059 A1 84 B E059 A2 84 B E059 B2 60 4 B E051 OF 80 C E061 OF 80 C E063 6E 9F 00 1E J  Initialise les reg E067 33 8D 00 5E L E068 1F 80 T E068 1F 80 T E071 16 00 97 A  Traitement des for E074 34 7F E076 8D EF B E078 C6 06 L E0774 34 07 B E077 30 B D D D B E078 C6 06 L E078 30 80 00 4B L E078 30 80 00 4B L E078 30 80 00 98 L E088 26 18 B E082 26 18 B E082 26 18 B E092 26 08 B E094 26 10 B E096 30 80 00 98 L E096 30 80 00 98 L E097 30 80 00 98 L E088 50 L E089 50 L E099 60 L E096 50 L	NNE LEAS LEAS LEAS LEAS LEAS LEAS LEAS LEA	\$E04D \$02,8 ,X \$E061 \$6200,PCR \$8200,PCR \$E009,PCR PC,D #\$700 \$E10B \$tandard U,Y,X,DP,B,A,CC \$E067 \$E10B \$tandard U,Y,X,DP,B,A,CC \$E067 \$E10B \$E	donnée suivante Rétablit la pile     Si checksum incorrect,   reset à froid application     Sinon, exécute le boot     Flag "contrôleur absent"     Lance l'application à froid     Ptr table bits lecteurs     Pour TO, DP=\$60     Pour MO, DP=\$20     Initialise registres disque     Initialise les registres     6 tentatives   maximum     Lit la commande moniteur     Ptr sur "Reset"     Si reset demandé,   exécute le programme     Ptr sur "Lecture secteur"     Si lecture demandée,   exécute le programme     Ptr sur "Ecriture"     Si écriture demandée,   exécute le programme     Ptr sur "Piste 0"     Si piste 0 demandée,   exécute le programme     Ptr sur "Recherche piste"     Si recherche piste non     demandée, sort avec erreur     Si erreur contrôleur     Si erreur contrôleur     lecteur/protection, sort     Si plus de tentatives,	E10A 4F Initialise les r E10B 30 8D 06 C1 E10F 6C 84 E111 A6 04 E113 A6 02 E115 86 C0 E117 A7 02 E119 86 00 E118 A7 08 E11D 39  Temporisation de E11E 10 8E 5F 46 E122 3D E123 3D E124 3D E123 3D E124 3D E125 31 3F E127 26 F9 E129 39  Routine d'écritu E12A 96 48 E12C 48 E12D 27 05 E12F 17 00 FC E132 25 D7 E12F 17 00 FC E132 25 D7 E12F 17 00 FC E132 25 D7 E12F 17 00 E3 E13F DE 4F E141 10 8E 5F 46 E145 31 3F E147 27 0F E149 E6 03 E14B C5 80 E14D 27 09 E14F 54 E150 24 F3 E152 A6 C0 E154 A7 84 E155 20 ED	FCB CLRA cegistres LEGAX INC LDA LDA LDA LDA STA LDA STA LDA STA LDA STA LDA STA LDA STA LDY MUL MUL MUL MUL LEAY BEQ LBSR BCQ LBSR LDB LBSR LBSR LBSR LBSR LBSR LBSR LBSR LBS	disque \$E700,PCR ,X \$04,X \$02,X \$502,X \$500 \$08,X \$00 \$08,X de #\$5F46 -\$01,Y \$E122 secteur <\$48 \$E134 \$E22E \$E100 \$E700,PCR #\$C5 U,CC \$E222 <\$4F #\$5F46 -\$01,Y \$E158 \$03,X \$E158 \$03,X \$E158 \$03,X \$E158 \$E158	Pas de lecteur sélectionné  Pas de lecteur sélectionné  Compteur pour 1 seconde  Effectue la temporisation  Recherche la piste Si erreur, sort Ptr registre disque Code "read sector" Protège flag interruptions Engage l'opération disque Ptr buffer de secteur Compteur pour une piste Si fin de décomptage, traite l'erreur  Si fin opération, sort  Si pas de donnée, attend capture Lit la donnée Sauve la donnée

E15C 10 27 00 80 E160 4F	LBEQ CLRA	\$E1E0	erreur "Lecteur non prêt"	E213 26 F8 E215 39	BNE RTS	\$E20D	
Sortie si disqu E161 C5 10 E163 27 07	BITB BEQ	#\$10 \$E16C	Si pas "disk protect", passe	E216 85 01 E218 26 04	BITA BNE	#\$01 \$E21E	
E165 86 01 E167 17 00 8B	LDA LBSR	#\$01 \$E1F5	Erreur "Disque protégé" Fixe l'erreur	E21A 85 04 E21C 27 F7	BITA BEQ	#\$04 \$E215	
E16A 20 9F E16C 17 00 75	BRA LBSR	\$E10B \$E1E4	Sort du programme Teste si erreur	E21E 86 08 E220 20 D3	LDÃ BRA	#\$08 \$E1F5	Code "erreur sur données" Fixe l'erreur et sort
E16F 25 9A E171 OD 48	BCS TST	\$E10B <\$48	Si erreur, sort   Si pas de vérification	Engage l'opéra			
E173 2C 96	BGE	\$E10B	demandée, sort	E222 96 4C	LDA	<\$4C	Initialise le numéro
E175 C6 C4 E177 34 41	LDB PSHS	#\$C4 U,CC	Code pour "read sector" Protège flags interruptions	E226 1A 50	STA ORCC	\$04,X #\$50	de secteur Gel des interruptions
E179 17 00 A6 E17C DE 4F	LBSR LDU	\$E222 <\$4F	Engage l'opération disque Ptr sur buffer secteur	E228 17 01 09 E22B E7 02	LBSR STB	\$E334 \$02,X	Sélectionne le lecteur Lance l'opération disque
E17E OF 4E E18O 10 8E 5F 46	CLR LDY	<\$4E #\$5F46	Efface code d'erreur Compteur pour une piste	E22D 39	RTS		
E184 31 3F E186 27 17	LEAY BEQ	-\$01,Y \$E19F	Si fin de piste,   traite l'erreur	Routine de recl E22E 96 49	herche d' LDA	une piste <\$49	Lit le numéro de lecteur
E188 E6 03 E18A C5 80	LDB BITB	\$03,X #\$80	Si opération terminée,	E230 A6 C6 E232 A5 8D 05 A2	LDA BITA	A,U \$E7D8,PCR	Lit les bits lecteur   Si lecteur déjà sélectionné
E18C 27 11 E18E 54	BEQ LSRB	\$E19F	sort Si pas de donnée,	E236 27 58 E238 8D 03	BEQ BSR	\$E290 \$E23D	recherche la piste Teste présence disquette
E18F 24 F3 E191 A6 84	BCC LDA	\$E184 ,X	attend capture Lit la donnée	E23A 24 24 E23C 39	BCC RTS	\$E260	Si ok, recherche la piste
E193 A1 C0 E195 27 ED	CMPA BEQ	,U+ \$E184	Si donnée attendue,   poursuit le test	Teste présence		· e	ı
E197 OC 4E E199 E6 03	INC LDB	<\$4E \$03,X	Active le flag d'erreur	E23D 17 00 F4 E240 8E 02 71	LBSR LDX	\$E334 #\$0271	Sélectionne le lecteur
E19B C5 80	BITB	#\$80 \$E199	Attend fin d'opération	E243 30 1F E245 26 FC	LEAX	-\$01,X	Temporisation de
E19F 35 41	BNE PULS	CC,U	Récupère CC	E247 A6 8D 05 88	BNE LDA	\$E243 \$E7D3,PCR	Lit status
E1A1 31 A4 E1A3 27 3B	LEAY BEQ	,Y \$E1E0	Si passé toute la piste, erreur "lecteur non prêt"	E24B 85 40 E24D 26 05	BITA BNE	#\$40 \$E254	Si sur index,   passe
E1A5 OD 4E E1A7 27 2C	TST BEQ	<\$4E \$E1D5	Si erreur détectée, traite l'erreur	E24F 8E 5F 46 E252 30 1F	LDX LEAX	#\$5F46 -\$01,X	Compteur pour une piste   Si fin de décomptage,
E1A9 86 20 E1AB 20 BA	LDA BRA	#\$20 \$E167	Code "Erreur vérification" Fixe l'erreur et sort	E254 10 27 FF 88 E258 A1 8D 05 77	LBEQ CMPA	\$E1E0 \$E7D3,PCR	erreur "Lecteur non prêt"
Routine de lect				E25C 27 F4 E25E 4F	BEQ CLRA	\$E252	Pas d'erreur dans CC
E1AD 17 00 7E E1B0 25 B8	LBSR BCS	\$E22E \$E16A	Recherche la piste Si erreur, sort	E25F 39	RTS		
E1B2 30 8D 06 1A E1B6 C6 C4	LEAX LDB	\$E7D0,PCR #\$C4	Ptr sur registres disque Passe en mode "read sector"	Déplacement de E260 10 8E 00 07	s têtes LDY	#\$0007	7 tentatives maximum
E1B8 34 41 E1BA 8D 66	PSHS BSR	U,CC \$E222	Préserve CC Engage l'opération disque	E264 A6 8D 05 6B E268 84 40	LDA ANDA	\$E7D3,PCR #\$40	Attente de l'index
E1BC DE 4F E1BE 10 8E 5F 46	LDU LDY	<\$4F #\$5F46	Ptr buffer de secteur Compteur pour une piste	E26A 27 F8 E26C 8E 09 C4	BEQ LDX	\$E264 #\$09C4	l <sub>i</sub>
E1C2 E6 03 E1C4 31 3F	LDB LEAY	\$03,X -\$01,Y	Lit le status   Si fin de piste,	E26F 30 1F E271 26 FC	LEAX BNE	-\$01,X \$E26F	Laisse passer l'index
E1C6 27 12 E1C8 C5 80	BEQ BITB	\$E1DA #\$80	traite l'erreur	E273 8E 00 00 E276 A6 8D 05 59	LDX LDA	#\$0000 \$E7D3,PCR	Compteur à 0
E1CA 27 0E E1CC 54	BEQ LSRB	\$E1DA	sort   Si pas de donnée,	E27A 30 01 E27C 84 40	LEAX ANDA	\$01,X #\$40	Attend nouveau passage d'index avec compteur
E1CD 24 F3 E1CF A6 84	BCC LDA	\$E1C2 ,X	attend capture Charge la donnée	E27E 27 F6 E280 8C 23 5C	BEQ CMPX	\$E276 #\$235C	d Index avec compecui
E1D1 A7 C0	STA	, U+	Ecrit la donnée Donnée suivante	E283 2B 05	BMI	\$E28A	Si compteur dans champs,
E1D3 20 ED E1D5 8D 0D	BRA BSR	\$E1C2 \$E1E4		E285 8C 26 A6 E288 2B 06	CMPX BMI	#\$26A6 \$E290	passe
E1D7 16 FF 90	LBRA	\$E16A	Eteint le moteur	E28A 31 3F E28C 27 C6	LEAY BEQ	-\$01,Y \$E254	Si dernière tentative,   erreur "lecteur non prêt"
E1DA 35 41 E1DC 31 A4	PULS	CC,U ,Y	Rétablit les interruptions	E28E 20 D4	BRA	\$E264	sinon nouvelle tentative
E1DE 26 F5 E1E0 86 10	BNE LDA	\$E1D5 #\$10	Code "lecteur non prêt"	E290 30 8D 05 3C E294 17 00 9D	LEAX LBSR	\$E7D0,PCR \$E334	Ptr registres disque Sélectionne le lecteur
E1E2 20 C7	BRA	\$E1AB	Fixe l'erreur	E297 17 00 90 E29A EC A4	LBSR LDD	\$E32A ,Y	Ptr sur position tête
E1E4 4F	CLRA			E29C 84 80 E29E 27 33	ANDA BEQ	#\$80 \$E2D3	
E1E5 A6 02 E1E7 C5 20	LDA BITB	\$02,X #\$20		E2A0 6F 07 E2A2 86 80	CLR LDA	\$07,X #\$80	Code "disque non formaté"
E1E9 27 0E E1EB 17 01 3C	BEQ LBSR	\$E1F9 \$E32A	Ptr sur position tête	E2A4 C6 01 E2A6 E7 04	LDB STB	#\$01 \$04,X	
E1EE CC 80 00 E1F1 ED A4	LDD STD	#\$8000 ,Y	Flag pour reset registre Reset du registre de piste	E2A8 C6 C4 E2AA E7 02	LDB STB	#\$C4 \$02,X	Passe en mode "read sector"
E1F3 86 02 Fixe le code d'	LDA erreur	#\$02	Code "erreur de piste"	E2AC 34 20 E2AE 10 8E 5F 46	PSHS LDY	Y #\$5F46	Compteur pour une piste
E1F5 97 4E E1F7 43	STA COMA	<\$4E	Fixe le code erreur Erreur dans CC	E2B2 E6 03 E2B4 C5 80	LDB BITB	\$03,X #\$80	Lit status   Si fin opération,
E1F8 39	RTS			E2B6 27 09 E2B8 31 3F	BEQ LEAY	\$E2C1 -\$01,Y	passe Pour toute
E1F9 85 08 E1FB 27 18	BITA BEQ	#\$08 \$E215		E2BA 26 F6 E2BC 35 20	BNE PULS	\$E2B2 Y	la piste Rétablit la pile
E1FD 8D 04 E1FF 25 14	BSR BCS	\$E203 \$E215		E2BE 16 FF 1F E2C1 35 20	LBRA PULS	\$E1E0 Y	Erreur "lecteur non prêt"
E201 20 13	BRA	\$E216		E2C3 E6 04 E2C5 C4 08	LDB ANDB	\$04,X #\$08	I
E203 A6 04 E205 85 02	LDA BITA	\$04,X #\$02		E2C5 C4 06 E2C7 10 26 FF 2A E2CB A6 03	LBNE LDA	\$E1F5 \$03,X	Erreur "disque non formaté"
E207 27 08 E209 85 08	BEQ BITA	\$E211 #\$08		E2CD 84 20 E2CF 27 04	ANDA BEQ	#\$20 \$E2D5	
E20B 27 11	BEQ	#\$06 \$E21E #\$04	Codo llorrous sostaus!	E2D1 E6 84	LDB	, X	
E20F 20 E4	LDA BRA	\$E1F5	Code "erreur secteur" Fixe l'erreur et sort	E2D5 A6 02	STB LDA	\$01,X \$02,X	
E211 85 08	BITA	#\$08		E2D7 86 03	LDA	#\$03	

E2D9 8A 10 E2DB A7 03	ORA STA	#\$10 \$03,X		E38A 34 10 PSHS X   E38C 8E 5F 46 LDX #\$5F46 Compteur pour une piste E38F 30 1F LEAX -\$01,X   Si fin de décomptage,	
E2DD 96 4B E2DF A7 07 E2E1 A1 01 E2E3 27 34 E2E5 2B 2B	LDA STA CMPA BEQ BMI	<\$4B \$07,X \$01,X \$E319 \$E312	Lit numéro de piste  Lit numéro de piste courante Si sur la piste, sort Si en deçà, déplace	E391 27 1A BEQ \$E3AD   erreur "lecteur non prêt" E393 A6 8D 04 3C LDA \$E7D3,PCR Lit status E397 85 80 BITA #\$80   Si pas fin opération, E399 26 F4 BNE \$E38F   boucle E39B 35 10 PULS X	
Déplacement des E2E7 E6 01 E2E9 5C			Demande le déplacement   d'une piste vers	E39D 1C FE ANDCC #\$FE Efface bit d'erreur E39F 85 04 BITA #\$04 E3A1 26 03 BNE \$E3A6	
E2EA E7 05 Déplacement des E2EC D1 4B	STB	\$05,X <\$4B	l'intérieur	E3A3 17 FE 3A LBSR \$E1E0 Init "lecteur non prêt" E3A6 86 01 LDA #\$01 E3A8 A7 8D 04 27 STA \$E7D3,PCR	
E2EC D1 4B E2EE 26 04 E2F0 C6 B3 E2F2 E7 03	BNE LDB STB	\$E2F4 #\$B3 \$03,X		E3AC 39 RTS Sortie si erreur	
E2F4 8D 3E E2F6 C6 C3	BSR LDB	\$E334 #\$C3	Sélectionne le lecteur	E3AF 20 F2 BRA \$E3A3 Erreur "lecteur non prêt"	
E2F8 E7 02 E2FA 34 20 E2FC 10 8E 5F 46	STB PSHS LDY	\$02,X Y #\$5F46	"seek"     Compteur pour une piste	Se place en lère piste (piste 5) E3B1 C6 05 LDB #\$05 Déplacement de 5 pistes Déplace les têtes de plusieurs pistes vers l'intérieur	
E300 31 3F E302 27 0A E304 E6 03	LEAY BEQ LDB	-\$01,Y \$E30E \$03,X	Si fin de décomptage,   "lecteur non prêt" Lit status	E3B3 8D AF BSR \$E364 Déplace d'1 piste vers intér E3B5 5A DECB Pour le nombre de E3B6 26 FB BNE \$E3B3 pistes convenu	•
E306 C5 80 E308 26 F6 E30A 35 20	BITB BNE PULS	#\$80 \$E300 Y	Si pas fin opération,   test suivant	E3B8 39 RTS   Retour en piste 0	
E30C 20 D3 E30E 35 20 E310 20 AC	BRA PULS BRA	\$E2E1 Y \$E2BE	Déplacement suivant 	E3B9 C6 2D LDB #\$2D Déplacement de 45 pistes Déplace les têtes de plusieurs pistes vers l'extérieur E3BB 8D B4 BSR \$E371 Déplace d'1 piste vers extér	
Déplacement des E312 E6 01 E314 5A			Demande le déplacement d'une piste	E3BD 5A DECB Pour le nombre de E3BE 26 FB BNE \$E3BB pistes convenu E3GO 39 RTS	
E315 E7 05 E317 20 D3	STB BRA	\$05,X \$E2EC	vers l'extérieur Déplace les têtes	Routine de formatage d'une disquette E3C1 34 7F PSHS U,Y,X,DP,B,A,CC	
E319 96 48 E31B 48 E31C 27 04	LDA ASLA BEQ	<\$48 \$E322		E303 17 FC Al LBSR \$E067 Initialise les registres E306 96 48 LDA <\$48 E308 84 7F ANDA #\$7F Garde le bit	
E31E DC 4A E320 ED A4 E322 86 01	LDD STD	<\$4A ,Y #\$01	Lit numéro de piste Initialise position tête	E3CA 27 02 BEQ \$E3CE de vérification E3CC 0F 48 CLR <\$48	
E324 A7 03 E326 4F	LDA STA CLRA	\$03,X	Pas d'erreur dans CC	E3D1 25 15 BCS \$E3E8 Si erreur, sort E3D3 0F 4E CLR <\$4E Efface code d'erreur	
F327 16 FD E1  Pointe sur posi			Sort du programme	E3D5 17 FF E1 LBSR \$E3B9 Retour en piste 0 E3D8 17 FE 62 LBSR \$E23D Teste présence disquette E3D8 25 0B BCS \$E388 Si erreur, sort	
E32A 96 49 E32C 31 8D 7D 21 E33O 48	LDA LEAY ASLA	<\$49 \$6051,PCR	Lit numéro de lecteur Ptr sur positions de têtes Calcule offset	E3DD A6 8D 03 F2 LDA \$E7D3,PCR Lit status E3E1 85 10 BITA #\$10 Si pas bit "disk protect", E3E3 27 06 BEQ \$E3EB passe	
E331 31 A6 E333 39	LEAY RTS	A,Y	Positionne sur bon registre	E3E5 17 FD 7D LBSR \$E165 Erreur "disque protégé" E3E8 16 00 E7 LBRA \$E4D2 Sort du programme Fabrication de la table des entrelacements	
Initialise regi: E334 34 12 E336 30 8D 04 96	PSHS LEAX	X,A \$E7D0,PCR	 Ptr registres disque	E3BB 30 8D 7C E4 LEAX \$60D3,PCR Ptr table entrelacements E3BF C6 0F LDB #\$0F 16 octets à effacer E3F1 6F 85 CLR B,X	
E33A 6F 08 E33C 96 49 E33E A6 C6	CLR LDA LDA	\$08,X <\$49 A,U	Reset bits de lecteur Lit numéro de secteur Repère bits de lecteur	E3F3 5A DECB   Efface table entrelacement E3F4 26 FB BNE \$E3F1   E3F6 30 88 10 LEAX \$10,X   Empile ptr sur	S
E340 A7 08 E342 35 92	STA PULS	\$08,X A,X,PC	Initialise bits de lecteur	E3FP 34 10 PSHS X   fin de table E3FB 30 8D 7C D4 LEAX \$60D3,PCR Ptr table entrelacements E3FF 86 01 LDA #\$01 Commence avec secteur n°1	
Routine de rech E344 8D 73 E346 8E 80 00	erche de BSR LDX	la piste 0 \$E3B9 #\$8000	Se place en piste 0 Valeur pour dévalidation	E401 D6 4D LDB <\$4D Lit facteur d'entrelacement E403 A7 84 STA ,X Ecrit numéro de secteur E405 30 85 LERX B,X Décale pointeur selon facteu	ır
E349 8D DF E34B AF A4 E34D 8D 62	BSR STX BSR	\$E32A ,Y \$E3B1	Ptr sur position tête Dévalide le lecteur Se place en lère piste	E407 4C INCA Numéro de secteur + 1 E408 81 10 CMPA #\$10   Si > à secteur 16, E40A 22 0E BHI \$E41A   SOT	
E34F 9E 4A E351 34 10 E353 0F 4B	LDX PSHS CLR	<\$4A X <\$4B	Protège le numéro   de piste Piste 0 demandée	E40C AC E4 CMPX 'S Si pas hors table, E40E 25 02 BLO \$E412 recherche secteur suivant E410 30 10 LERX -\$10,X Retour de pointeur	
E355 17 FE D6 E358 OF 4E E35A 17 FE D1	LBSR CLR LBSR	\$E22E <\$4E \$E22E	Recherche la piste Efface code d'erreur Recherche la piste	E412 6D 84 TST ,X   Si place libre, E414 27 ED BEQ \$E403   enregistre secteur E416 30 01 LEAX \$01,X   Sinon, teste place	
E35D 35 10 E35F 9F 4A E361 16 FD A7	PULS STX LBRA	X <\$4A \$E10B	Restitue le numéro   de piste   Sort du programme	E418 20 F2 BRA \$E40C   suivante E41A 32 62 LEAS \$02,S Rétablit la pile Formatage de la piste	
		vers l'intérieur #\$01		E41C 0F 4B CLR <\$4B E41E 6F 8D 03 B5 CLR \$E7D7,PCR Piste 0 demandée E422 0F F8 CLR \$F8	
E366 A7 8D 04 67 E36A 4C E36B A7 8D 04 66	STA INCA STA	\$E7D1,PCR \$E7D5,PCR		##20	
E36F 20 0B	BRA	\$E37C vers l'extérieur #\$01	Déplace les têtes	### ##################################	
E373 A7 8D 04 5E E377 4C E378 A7 8D 04 55	STA INCA STA	\$E7D5,PCR \$E7D1,PCR		### 17 00 A8 LBSR \$E4E2 Initialise buffer à \$E5	
Déplacement des E37C 86 B3	têtes LDA	#\$B3		E43A D6 F7 LDB <\$F7 Lit le compteur de secteur E43C C1 10 CMPB #\$10   Si les 16 secteurs ont	
E37E A7 8D 04 51 E382 8D B0 E384 86 C3	STA BSR LDA	\$E7D3,PCR \$E334 #\$C3	Sélectionne le lecteur   Passe en mode	E43E 27 14 BEQ \$E454   été traités, exit E440 30 8D 7C 8F LEAX \$60D3,PCR Ptr sur table entrelacements E444 A6 85 LDA B,X Lit entrelacement courant	
E386 A7 8D 04 48	STA	\$E7D2,PCR	"seek"	E446 97 4C STA <\$4C Fixe le numéro de secteur	

Controleur ext	errie (	70 013					
E448 17 FC C0	LBSR	\$E10B	Initialise registres	E513 C6 DB	LDB	#\$DB	Passe en mode
E44B 17 FC DC E44E 25 4E	LBSR BCS	\$E12A \$E49E	Sauve le secteur Si erreur, tentative suivante	E515 E7 02 E517 A5 03	STB BITA	\$02,X \$03,X	formatage   Attend front ascendant
E450 OC F7 E452 20 E6	INC BRA	<\$F7 \$E43A	Compteur de secteur + 1 Secteur suivant	E519 26 FC E51B A5 03	BNE BITA	\$E517 \$03,X	de l'index   Attend front descendant
E454 32 61	LEAS	\$01,S	Rétablit la pile	E51D 27 FC	BEQ	\$E51B	de l'index
E456 86 01 E458 91 4B	LDA CMPA	#\$01 <\$4B		Ecrit amorce de E51F 10 8E 00 36	piste LDY	#\$0036	54 caractères à écrire
E45A 26 24	BNE	\$E480	-1	Ecrit intervall	e de sec	teur	
E45C OF 4B E45E 17 FC AA	CLR LBSR	<\$4B \$E10B	Piste 0 demandée Initialise registres	E523 DE 4F E525 30 8D 02 A7	LDU LEAX	<\$4F \$E7D0,PCR	Ptr buffer secteur Ptr registre disque
E461 17 FD 49 E464 24 0D	LBSR BCC	\$E1AD \$E473	Lecture du secteur Si pas d'erreur passe	E529 CC 01 FF E52C E7 84	LDD STB	#\$01FF	Caractère à \$FF Sauve le caractère
E466 6C 8D 03 6B	INC	\$E7D5,PCR	Demande piste suivante	E52E A5 03	BITA	,X \$03,X	Attend fin de
E46A OF 4E E46C 17 FF OD	CLR LBSR	<\$4E \$E37C	Efface code d'erreur Déplace les têtes	E530 27 FC E532 31 3F	BEQ LEAY	\$E52E -\$01,Y	transmission   Pour les 54
E46F 25 61	BCS	\$E4D2	Si erreur, sort	E534 26 F6	BNE	\$E52C	caractères
E471 20 A9 Déplacement des	BRA têtes	\$E41C	Formate la piste	Ecrit 12 espace E536 31 2C	S LEAY	\$0C,Y	12 caractères à écrire
E473 6C 8D 03 5E E477 17 FF 02	INC LBSR	\$E7D5,PCR \$E37C	Demnde déplacement intérieur Déplace les têtes	E538 C6 AA E53A E7 84	LDB STB	#\$AA ,X	Caractère à \$AA Sauve le caractère
E47A 25 56	BCS	\$E4D2	Si erreur, sort	E53C A5 03	BITA	\$03,X	Attend fin de
E47C OC 4B E47E 8D 62	INC BSR	<\$4B \$E4E2	Piste + 1 Initialise buffer de secteur	E53E 27 FC E540 31 3F	BEQ LEAY	\$E53C -\$01,Y	transmission   Pour les 12
E480 OC F8 E482 OC 4B	INC INC	<\$F8 <\$4B	Piste suivante	E542 26 F6 Ecrit le secteu	BNE	\$E53A	caractères
E484 86 28	LDA	#\$28	1	E544 E6 C0	LDB	, U+	Lit un caractère
E486 91 4B E488 27 1C	CMPA BEQ	<\$4B \$E4A6	Si piste 40, sort	E546 E7 84 E548 27 06	STB BEQ	,X \$E550	Sauve le caractère Si fin de table, sort
E48A 17 FE D7	LBSR	\$E364	Déplace d'1 piste vers intér.	E54A A5 03	BITA	\$03,X	Attend fin de
E48D 25 43 E48F 96 4B	BCS LDA	\$E4D2 <\$4B	Si erreur, sort Lit numéro de piste	E54C 26 F6 E54E 20 FA	BNE BRA	\$E544 \$E54A	transmission Caractère suivant
E491 A7 8D 03 3C E495 A7 8D 03 3E	STA STA	\$E7D1,PCR \$E7D7,PCR	Initialise registres de piste courante	Secteur suivant E550 OC F7	INC	<\$F7	Numéro de secteur + 1
E499 17 FC 6F	LBSR	\$E10B	İnitialise registres	E552 D6 F7	LDB	<\$F7	Lit le numéro de secteur
E49C 20 86 Sortie si erreu	BRA r	\$E424	Formatage de la piste	E554 C1 10 E556 10 27 00 A0	CMPB LBEQ	#\$10 \$E5FA	Si secteur 16,   sort du programme
E49E 6A E4 E4A0 26 86	DEC BNE	,S \$E428	Si pas dernière tentative, nouvel essai	E55A 4F E55B 1F 01	CLRA TFR	D,X	Pour 16 bits <résidus></résidus>
E4A2 32 61	LEAS	\$01,S	Rétablit la pile	E55D 30 8D 7B 72	LEAX	\$60D3,PCR	Ptr sur liste entrelacement
E4A4 20 2C	BRA les sec	\$E4D2 teurs de la piste	Sort du programme e de catalogue	E561 30 8B E563 A6 84	LEAX LDA	D,X ,X	Ptr sur numéro de secteur   Initialise
E4A6 8E 00 14	LDX	#\$0014	Piste 20	E565 97 FA	STA	<\$FA	numéro de secteur
E4A9 9F 4A E4AB CC FF 7F	STX LDD	<\$4A #\$FF7F	demandée   Fabrique un secteur de	E569 8D 06	BSR BSR	\$E5CC \$E571	Prépare identificateur Calcule CRC identificateur
E4AE 8D 35 E4B0 86 10	BSR LDA	\$E4E5 #\$10	128 octets à \$FF 16 secteurs	E56B 10 8E 00 BE E56F 20 B2	LDY BRA	#\$00BE \$E523	190 caractères d'intervalle Ecrit nouveau secteur
E4B2 97 4C							
	STA	<\$4C	Initialise registre secteur	g-11- and id-			
E4B4 86 08 E4B6 97 48	STA LDA STA	<\$4C #\$08 <\$48	Initialise registre secteur   Ecriture secteur   demandée	Calcule CRC ide	ntificat LDD	eur #\$F57E	I
E4B4 86 08 E4B6 97 48 E4B8 17 FB 49	LDA STA LBSR	#\$08 <\$48 \$E004	Ecriture secteur   demandée Exécute opération standard	E571 CC F5 7E E574 9E 4F	LDD LDX	#\$F57E <\$4F	Ecrit marquage identif.
E4B4 86 08 E4B6 97 48 E4B8 17 FB 49 E4BB 25 15 E4BD 0A 4C	LDA STA LBSR BCS DEC	#\$08 <\$48 \$E004 \$E4D2 <\$4C	Ecriture secteur   demandée   Exécute opération standard   Si erreur, sort   Pour les	E571 CC F5 7E E574 9E 4F E576 ED 84 E578 CC FF FF	LDD LDX STD LDD	#\$F57E <\$4F ,X #\$FFFF	Initialise
E4B4 86 08 E4B6 97 48 E4B8 17 FB 49 E4BB 25 15	LDA STA LBSR BCS DEC BNE	#\$08 <\$48 \$E004 \$E4D2	Ecriture secteur   demandée Exécute opération standard Si erreur, sort	E571 CC F5 7E E574 9E 4F E576 ED 84	LDD LDX STD	#\$F57E <\$4F ,X	
E4B4 86 08 E4B6 97 48 E4B8 17 FB 49 E4BB 25 15 E4BD 0A 4C E4BF 26 F7 Initialise la F E4C1 9E 4F	LDA STA LBSR BCS DEC BNE 'AT LDX	#\$08 <\$48 \$E004 \$E4D2 <\$4C \$E4B8	Ecriture secteur   demandée   Exécute opération standard   Si erreur, sort   Pour les   16 secteurs   Ptr sur secteur	E571 CC F5 7E E574 9E 4F E576 ED 84 E578 CC FF FF E57B 34 06 E57D DE 4F E57F 86 0B	LDD LDX STD LDD PSHS LDU LDA	#\$F57E <\$4F ,X #\$FFFF B,A <\$4F #\$0B	Initialise   le CRC   Ptr sur paramètres   10 octets
E4B4 86 08 E4B6 97 48 E4B8 17 FB 49 E4BB 25 15 E4BD 0A 4C E4BF 26 F7 Initialise la F E4C1 9E 4F E4C3 6F 84 E4C5 CC FE FE	LDA STA LBSR BCS DEC BNE 'AT LDX CLR LDD	#\$08 <\$48 \$E004 \$E402 <\$4C \$E4B8 <\$4F ,X #\$FEFE	Ecriture secteur   demandée   Exécute opération standard   Si erreur, sort   Pour les   16 secteurs   Ptr sur secteur   Efface premier octet   Réserve la piste	E571 CC F5 7E E574 9E 4F E576 ED 84 E578 CC FF FF E57B 34 06 E57D DE 4F E57F 86 0B E581 97 FC Calcule le CRC	LDD LDX STD LDD PSHS LDU LDA STA de la zo	#\$F57E <\$4F ,X #\$FFFF B,A <\$4F #\$0B <\$FC ne	Initialise   le CRC   Ptr sur paramètres   10 octets   à traiter
E4B4 86 08 E4B6 97 48 E4B8 17 FB 49 E4BB 25 15 E4BD 0A 4C E4BF 26 F7 Initialise la F E4C1 9E 4F E4C3 6F 84 E4C5 CC FE FE E4C8 ED 88 29	LDA STA LBSR BCS DEC BNE 'AT LDX CLR LDD STD	#\$08 <\$48 \$E004 \$E4D2 <\$4C \$E4B8 <\$4F ,X #\$FEFFE \$29,X	Ecriture secteur   demandée   Exécute opération standard   Si erreur, sort   Pour les   16 secteurs   Ptr sur secteur   Efface premier octet	E571 CC F5 7E E574 9E 4F E576 ED 84 E578 CC FF FF E57B 34 06 E57D DE 4F E57F 86 0B E581 97 FC Calcule le CRC	LDD LDX STD LDD PSHS LDU LDA STA de la zo DEC	#\$F57E <\$4F ,X #\$FFFFF B,A <\$4F #\$0B <\$FC ne <\$FC	Initialise   le CRC   Pr sur paramètres   10 octets   à traiter   Sifin du calcul,
E4B4 86 08 E4B6 97 48 E4BB 17 FB 49 E4BB 25 15 E4BD 0A 4C E4BF 26 F7 Initialise la F E4C1 9E 4F E4C3 6F 84 E4C5 CC FE FE E4C8 ED 88 29 E4CB 86 02 E4CD 97 4C	LDA STA LBSR BCS DEC BNE TAT LDX CLR LDD STD LDA STA	#\$08 <\$48 \$E4D2 <\$4C \$E4B8 <\$4F .X #\$FEFFE \$29,X #\$02 <\$4C	Ecriture secteur   demandée   Exécute opération standard   Si erreur, sort   Pour les   16 secteurs   Ptr sur secteur   Efface premier octet   Réserve la piste   du catalogue   Secteur 2   demandé	E571 CC F5 7E E574 9E 4F E576 ED 84 E578 CC FF FF E57B 34 06 E57D DE 4F E57F 86 0B E581 97 FC Calcule le CRC ( E585 27 23 E587 C6 04	LDD LDX STD LDD PSHS LDU LDA STA de la zo DEC BEQ LDB	#\$F57E <\$4F ,X #\$FFFF B,A <\$4F #\$0B <\$FC ne <\$FC #\$05AA #\$04	Initialise   le CRC   Ptr sur paramètres   10 octets   à traiter     Si fin du calcul,   exit   Calcul pour 1 bit sur 2
E4B4 86 08 E4B6 97 48 E4B8 17 FB 49 E4BB 25 15 E4BD 0A 4C E4BF 26 F7 Initialise la F E4C1 9E 4F E4C3 6F 84 E4C5 CC FE FE E4C8 ED 88 29 E4CB 86 02 E4CD 97 4C E4CF 17 FB 32 E4D2 25 04	LDA STA LBSR BCS DEC BNE 'AT LDX CLR LDD STD LDA STA LBSR BCS	#\$08 <\$48 \$E004 \$E402 <\$4C \$P4B8 <\$4F ,X #\$FEFE \$29,X #\$02 <\$4C \$E408	Ecriture secteur   demandée   Exécute opération standard   Si erreur, sort   Pour les   16 secteurs   Per sur secteur   Efface premier octet   Réserve la piste   du catalogue   Secteur 2	E571 CC F5 7E E574 9E 4F E576 ED 84 E578 CC FF FF E57B 34 06 E57D DE 4F E57F 86 0B E581 97 FC Calcule le CRC 6 E583 0A FC E583 0A FC E585 27 23 E587 C6 04 E589 37 02 E588 34 04	LDD LDX STD LDD PSHS LDU LDA STA de la zo DEC BEQ LDB PULU PSHS	#\$P57E <\$4F ,X #\$PFFFF B,A <\$4F #\$0B <\$FC ne <\$FC	Initialise le CRC Ptr sur paramètres lo octets à traiter Si fin du calcul, exit
E4B4 86 08 E4B6 97 48 E4BB 17 FB 49 E4BB 25 15 E4BD 0A 4C E4BF 26 F7 Initialise la F E4C1 9E 4F E4C3 6F 84 E4C5 CC FE FE E4C8 ED 88 29 E4CB 86 02 E4CD 97 4C E4CF 17 FB 32 E4D2 25 04 E4D4 86 28	LDA STA LBSR BCS DEC BNE 'AT LDX CLR LDD STD LDA STA LBSR BCS LDA	#\$08 <\$48 \$E4D2 <\$4C \$E4B8 <\$4F ,X #\$FFFFE \$29,X #\$02 <\$4C \$E004 \$E4D8 \$E4D8	Ecriture secteur   demandée   Exécute opération standard   Si erreur, sort   Pour les   16 secteurs   Ptr sur secteur   Efface premier octet   Réserve la piste   du catalogue   Secteur 2   demandé   Exécute opération standard   Si erreur, sort   Positionne en	E571 CC F5 7E E574 9E 4F E576 ED 84 E578 CC FF FF E578 34 06 E57D DE 4F E57F 86 0B E581 97 FC Calcule le CRC ( E583 0A FC E585 27 23 E587 C6 04 E589 37 02 E588 34 04 E580 49	LDD LDX STD LDD PSHS LDU LDA STA de la zo DEC BEQ LDB PULU PSHS ROLA	#\$P57E <\$4F ,X #\$FFFF B,A *\$4F #\$0B <\$FC me <\$FC se5AA #\$04 A B	Initialise   le CRC   Ptr sur paramètres   10 octets   à traiter     Si fin du calcul, exit   Calcul pour 1 bit sur 2   Lit le paramètre   Empile compteur de paramètres   Passe un bit
E4B4 86 08 E4B6 97 48 E4B8 17 FB 49 E4BB 25 15 E4BD 0A 4C E4BF 26 F7 Initialise la F E4C1 9E 4F E4C3 6F 84 E4C5 CC FE FE E4C8 ED 88 29 E4CB 86 02 E4CD 97 4C E4CF 17 FB 32 E4D2 25 04 E4D4 86 28 E4D6 97 4B E4D6 97 4B	LDA STA LBSR BCS DEC BNE 'AT LDX CLR LDD STD LDA STA LBSR BCS LDA STA LBSR	#\$08 <\$48 \$5004 \$5004 \$5402 <\$4F ,X #\$FEFE \$29,X #\$02 <\$4C \$5004 \$5408 #\$28 <\$4B	Ecriture secteur   demandée   Exécute opération standard   Si erreur, sort   Pour les   16 secteurs   Ptr sur secteur   Efface premier octet   Réserve la piste   du catalogue   Secteur 2   demandé   Exécute opération standard   Si erreur, sort   Positionne en   piste 40	E571 CC F5 7E E574 9E 4F E576 ED 84 E578 CC FF FF E57B 34 06 E57D DE 4F E57F 86 0B E581 97 FC Calcule le CRC - E583 0A FC E585 27 23 E587 C6 04 E589 37 02 E588 34 04 E58B 49 E58B 68 62 E590 69 61	LDD LDX STD LDD PSHS LDU LDA STA DEC BEQ LDB PULU PSHS ROLA ROL	#\$P57E <\$4F ,X #\$FFFF B,A	Initialise   le CRC   Ptr sur paramètres   10 octets   à traiter     Si fin du calcul, exit   Calcul pour 1 bit sur 2   Lit le paramètre   Empile compteur de paramètres   Passe un bit   Expulse bit   CRC
E4B4 86 08 E4B6 97 48 E4BB 17 FB 49 E4BB 25 15 E4BD 0A 4C E4BF 26 F7 Initialise la F E4C1 9E 4F E4C3 6F 84 E4C5 CC FE FE E4C8 ED 88 29 E4CB 86 02 E4CD 97 4C E4CF 17 FB 32 E4D2 25 04 E4D4 86 28 E4D6 87 4B	LDA STA LBSR BCS DEC BNE 'AT LDX CLR LDD STD LDA STA LBSR BCS LDA STA LBSR TFR PULS	#\$08 <\$48 \$E4D2 <\$4C \$E4B8 <\$4F ,X #\$FEFFE \$29,X #\$02 <\$4C \$E4D8 #\$28 <\$4C \$E4D8	Ecriture secteur   demandée   Exécute opération standard   Si erreur, sort   Pour les   16 secteurs     Pour les   16 secteur     Efface premier octet   Réserve la piste   du catalogue   Secteur 2   demandé     Exécute opération standard   Positionne en   piste 40     Erreur dans A   Rétablit CC	E571 CC F5 7E E574 9E 4F E576 ED 84 E578 CC FF FF E57B 34 06 E57D DE 4F E57F 86 0B E581 97 FC Calcule 1e CRC - E583 0A FC E588 0A FC E588 27 23 E587 C6 04 E589 37 02 E588 34 04 E580 49 E580 69 61 E592 46 E592 46	LDD LDX STD LDD PSHS LDU LDA STA de la zc BEQ LDB PULU PSHS ROLA ASL ROLA ROLA	#\$P57E <\$4F ,X #\$FFFF B,A *\$0B <\$FC #\$0B <\$FC \$E5AA #\$04 A B \$02,S \$01,S	Initialise   le CRC   Ptr sur paramètres   10 octets   à traiter     Si fin du calcul,   exit   Calcul pour 1 bit sur 2   Lit le paramètre   Empile compteur de paramètres   Passe un bit   Expulse bit   CRC   Teste bit sortant   caractère
E4B4 86 08 E4B6 97 48 E4B8 17 FB 49 E4BB 25 15 E4BD 0A 4C E4BF 26 F7 Initialise la F E4C1 9E 4F E4C3 6F 84 E4C5 CC FE FE E4C8 ED 88 29 E4CD 97 4C E4CF 17 FB 32 E4D2 25 04 E4D4 86 28 E4D6 97 4B E4D8 17 FC 30 E4DB 1F A8 E4DD 35 01 E4DF 44	LDA STA LBSR BCS DEC BNE TAT LDX CLR LDD STD LDA STA LBSR BCS LDA LBSR TFR PULS LSRA	#\$08 <\$48 \$5004 \$5004 \$5402 <\$4F ,X #\$FEFE \$29,X #\$90,2 <\$4C \$5004 \$5408 #\$28 <\$4B \$510B CC,A CC	Ecriture secteur   demandée   Exécute opération standard   Si erreur, sort   Pour les   16 secteurs   Ptr sur secteur   Efface premier octet   Réserve la piste   du catalogue   Secteur 2   demandé   Exécute opération standard   Si erreur, sort   Positionne en   piste 40   Erreur dans A Rétablit CC   Fixe le bit d'erreur	E571 CC F5 7E E574 9E 4F E576 ED 84 E578 CC FF FF E577B 34 06 E57D DE 4F E57F 86 0B E581 97 FC Calcule le CRC 6 E583 0A FC E585 27 23 E587 C6 04 E589 37 02 E588 34 04 E589 49 E588 68 62 E590 69 61 E593 49 E594 28 2D	LDD LDX STD LDD PSHS LDU LDA STA STA DEC BEQ LDB PULU PSHS ROLA ASL ROL ROLA BVC	#\$P57E <\$4F ,X #\$FFFFF B,A <\$4P #\$0B <\$FC SE5AA #\$04 A B \$02,S \$01,S \$E5C3	Initialise   le CRC   Ptr sur paramètres   10 octets   à traiter     Si fin du calcul, exit   Calcul pour 1 bit sur 2   Lit le paramètre   Empile compteur de paramètres   Passe un bit   Expulse bit   CRC   Teste bit sortant
E4B4 86 08 E4B6 97 48 E4BB 17 FB 49 E4BB 17 FB 49 E4BB 25 15 E4BD 0A 4C E4BF 26 F7 Initialise la F E4C1 9E 4F E4C3 6F 84 E4C5 CC FE FE E4C8 ED 88 02 E4CB 86 02 E4CD 97 4C E4CF 17 FB 32 E4DD 25 04 E4D4 86 28 E4D6 97 4B E4D8 17 FC 30 E4DB 1F A8 E4DD 35 01 E4DF 44 E4E0 35 FE	LDA STA LBSR BCS DEC BNE BNE 'AT LDX CLR LDD STD LDA STA LBSR BCS LDA STA LBSR BCS LDA LBSR LBSR LBSR LBSR LBSR LBSR LBSR LBSR	#\$08 <\$48 \$E4D2 <\$4F ,X #\$FEFE \$29,X \$\$004 \$E4D8 \$\$10B \$E4D8 \$\$2B \$\$2B \$\$2D8 \$\$4B \$\$10B \$\$CC,A \$\$CC  A,B,DP,X,Y,U,PO	Ecriture secteur   demandée   Exécute opération standard   Si erreur, sort   Pour les   16 secteurs     Pour les   16 secteur   Efface premier octet   Réserve la piste   du catalogue   Secteur 2   demandé   Exécute opération standard   Si erreur, sort   Positionne en   piste 40     Erreur dans A   Rétablit CC   Fixe le bit d'erreur	E571 CC F5 7E E574 9E 4F E576 ED 84 E578 CC FF FF E57B 34 06 E57D DE 4F E57F 86 0B E581 97 FC Calcule 1e CRC - E583 0A FC E585 27 23 E587 C6 04 E589 37 02 E588 34 04 E580 49 E580 69 61 E580 69 61 E592 46 E593 49 E594 28 2D E594 28 2D E596 E6 62 E599 C8 21	LDD LDX STD LDD PSHS LDU LDA STA de la zc DEC BEQ LDB PULL BROLA ASL ROLA BVC LDB EORB EORB	#\$P57E <\$4F ,X #\$FFFF B,A «\$4F #\$0B <\$FC \$E5AA #\$04 A B \$02,S \$01,S	Initialise le CRC Ptr sur paramètres 10 octets à traiter  Si fin du calcul, exit Calcul pour 1 bit sur 2 Lit le paramètre Empile compteur de paramètres Passe un bit Expulse bit CRC Teste bit sortant caractère Si pas différents, passe
E4B4 86 08 E4B6 97 48 E4BB 17 FB 49 E4BB 17 FB 49 E4BB 25 15 E4BD 0A 4C E4BF 26 F7 Initialise la F E4C1 9E 4F E4C3 6F 84 E4C5 CC FE FE E4C8 ED 88 02 E4CB 86 02 E4CD 97 4C E4CF 17 FB 32 E4DD 25 04 E4D4 86 28 E4D6 97 4B E4D8 17 FC 30 E4DB 1F A8 E4DD 35 01 E4DF 44 E4E0 35 FE	LDA STA LBSR BCS DEC BNE BNE 'AT LDX CLR LDD STD LDA STA LBSR BCS LDA STA LBSR BCS LDA LBSR LBSR LBSR LBSR LBSR LBSR LBSR LBSR	#\$08 <\$48 \$5004 \$5004 \$5402 <\$4F ,X #\$FEFE \$29,X #\$90,2 <\$4C \$5004 \$5408 #\$28 <\$4B \$510B CC,A CC	Ecriture secteur   demandée   Exécute opération standard   Si erreur, sort   Pour les   16 secteurs     Pour les   16 secteur   Efface premier octet   Réserve la piste   du catalogue   Secteur 2   demandé   Exécute opération standard   Si erreur, sort   Positionne en   piste 40     Erreur dans A   Rétablit CC   Fixe le bit d'erreur	E571 CC F5 7E E574 9E 4F E576 ED 84 E578 CC FF FF E57B 34 06 E57D DE 4F E57F 86 0B E581 97 FC Calcule le CRC E583 0A FC E583 0A FC E585 27 23 E587 C6 04 E589 37 02 E58B 34 04 E58B 34 04 E58B 68 62 E590 69 61 E592 46 E593 49 E594 28 2D E596 E6 62 E598 C8 21 E598 E7 62 E598 E8 21 E598 E7 62 E598 E8 21 E598 E7 62 E598 E8 21 E598 E7 62 E598 E8 21 E598 E7 62 E599 E7 62 E599 E7 62	LDD LDX STD LDD PSHS LDU LDA STA de la zc DEC BEQ LDB PULU PSHS ROLA ASL ROL RORA ROLA BVC LDB	#\$P57E <\$4F ,X #\$FFFF B,A *\$4P #\$0B <\$FC me <\$FC \$E5AA #\$04 A B \$02,S \$01,S	Initialise   le CRC   Ptr sur paramètres   10 octets   à traiter     Si fin du calcul,   exit   Calcul pour 1 bit sur 2   Lit le paramètre   Empile compteur de paramètres   Passe un bit   Expulse bit   CRC   Teste bit sortant   caractère
E4B4 86 08 E4B6 97 48 E4B8 17 FB 49 E4BB 25 15 E4BD 0A 4C E4BF 26 F7 Initialise la F E4C1 9E 4F E4C3 6F 84 E4C5 CC FE FE E4C8 86 02 E4CD 97 4C E4CP 17 FB 32 E4D2 25 04 E4D4 86 28 E4D6 87 4B E4D8 17 FC 30 E4DB 1F A8 E4D0 35 01 E4DF 44 E4E0 35 FE  Initialise un A	LDA STA LBSR BCS DEC BNE AT LDX CLR LDD STD LDA STA LBSR BCS LDA STA LBSR TFR FULS LSRA PULS LSRA PULS LOD unifier de	#\$08 <\$48 \$5004 \$5004 \$5004 \$5402 <\$47 ,X #\$FEFE \$29,X #\$02 <\$40 \$5004 \$5408 #528 #528 #528 #528 #528 #528 \$55004 \$55004 \$55004 \$55004 \$55004 \$55004 \$55006	Ecriture secteur   demandée   Exécute opération standard   Si erreur, sort   Pour les   16 secteurs     Pour les   16 secteurs     Pour secteur   Efface premier octet   Réserve la piste   du catalogue   Secteur 2   demandé   Exécute opération standard   Si erreur, sort   Positionne en   piste 40     Perreur dans A   Rétablit CC   Fixe le bit d'erreur   C       Cmatage   128 octets à \$E5	E571 CC F5 7E E574 9E 4F E576 ED 84 E578 CC FF FF E57B 34 06 E57D DE 4F E57F 86 0B E581 97 FC Calcule le CRC E583 0A FC E583 0A FC E585 27 23 E587 C6 04 E589 37 02 E58B 34 04 E58B 34 04 E58B 68 62 E590 69 61 E592 46 E593 49 E594 28 2D E596 E6 62 E598 C8 21 E598 E7 62 E598 E8 21 E598 E7 62 E598 E8 21 E598 E7 62 E598 E8 21 E598 E7 62 E598 E8 21 E598 E7 62 E599 E7 62 E599 E7 62	LDD LDX STD LDD PSHS LDU LDA STB LDB LDB PULU PSHS ROLA ROLA BVC LDB BVC LDB STB LDB STB LDB EORB	#\$P57E <\$4F ,X #\$FFFF B,A *\$9E #\$0B <\$FC \$E5AA #\$04 A B \$02,S \$01,S \$2,S \$01,S \$2,S \$1,S \$	Initialise   le CRC   Ptr sur paramètres   10 octets   à traiter     Si fin du calcul, exit   Calcul pour 1 bit sur 2   Lit le paramètre   Empile compteur de paramètres   Passe un bit   Expulse bit   CRC   Teste bit sortant   caractère   Si pas différents, passe   Active le
E484 86 08 E486 97 48 E488 17 FB 49 E488 15 15 E48D 0A 4C E48F 26 F7 Initialise la F E4C1 9E 4F E4C5 CC FE FE E4C8 ED 88 29 E4CD 97 4C E4CF 17 FB 32 E4D2 25 04 E4D4 86 28 E4D6 97 4B E4D4 86 28 E4D6 97 4C E4CF 17 FG 30 E4DB 1F A8 E4DD 35 01 E4DF 44 E4E0 35 FE  Initialise un R E4E2 CC E5 7F Initialise un R E4E5 9E 4F E4E7 A7 85	LDA STA LBSR BCS DEC BNE LDX CLR LDD STD LDA STA LBSR BCS LDA STA LBSR PULS LSRA PULS LSRA PULS Suffer de LDD uffer de LDX	#\$08 <\$48 \$E4D2 <\$4C \$E4B8 <\$4F ,X #\$FFFF \$29,X #\$02 <\$4C \$B004 \$E4D8 #\$28 <\$4B \$E10B CCC,A CC  A,B,DP,X,Y,U,PC  secteur pour for #\$E57F	Ecriture secteur   demandée   Exécute opération standard   Si erreur, sort   Pour les   16 secteurs     Ptr sur secteur   Efface premier octet   Réserve la piste   du catalogue   Secteur 2   demandé   Exécute opération standard Si erreur, sort   Positionne en   piste 40     Erreur dans A   Rétablit CC   Fixe le bit d'erreur   C	E571 CC F5 7E E574 9E 4F E576 ED 84 E578 CC FF FF E578 34 06 E57D DE 4F E57F 86 0B E581 97 FC Calcule le CRC E583 0A FC E583 0A FC E585 27 23 E5887 C6 04 E589 37 02 E588 34 04 E580 49 E58E 68 62 E590 69 61 E592 46 E593 49 E594 28 2D E596 E6 62 E598 C8 21 E59A E7 62 E59C E6 61 E59E C8 10 E5AO E7 61	LDD LDD LDD STD LDD PSHS LDU LDA STA de la zc BEQ LDB PULU PSHS ROLA ASL ROLA ROLA BVC LDB EORB STB EORB STB EORB STB ROLA	#\$P57E <\$4F ,X #\$FFFFF B,A *\$SPC #\$0B <\$FC \$E5AA #\$04 A B \$02,S \$01,S \$21,S \$01,S \$21,S \$01,S \$21,S \$01,S \$21,S \$01,S \$3	Initialise   le CRC   Ptr sur paramètres   10 octets   à traiter     Si fin du calcul, exit   Calcul pour 1 bit sur 2   Lit le paramètre   Empile compteur de paramètres   Passe un bit   Expulse bit   CRC   Teste bit sortant   caractère   Si pas différents, passe   Active le
E4B4 86 08 E4B6 97 48 E4B8 17 FB 49 E4BB 25 15 E4BD 0A 4C E4BF 26 F7 Initialise la F E4C1 9E 4F E4C3 6F 84 E4C5 CC FE FE E4C8 ED 88 29 E4CB 86 02 E4CD 97 4C E4CF 17 FB 32 E4D2 25 04 E4D4 86 28 E4D6 97 4B E4D2 35 01 E4D7 44 E4E0 35 FE  Initialise un F E4E2 CC E5 7F Initialise un F E4E5 9E 4F	LDA STA LBSR BCS DEC BNE AT LDX CLR LDD STD LDA STA LBSR BCS LDA STA LBSR TFR PULS AUffer de LDD unffer de LDD LDX	#\$08 <\$48 \$5004 \$5004 \$5004 \$5402 <\$4F ,X #\$FEFE \$29,X #\$92 <\$4C \$5004 \$5408 #\$28 <\$4B \$510B CC,A CC  A,B,DP,X,Y,U,PC secteur pour for #\$557F secteur pour for	Ecriture secteur   demandée   Exécute opération standard   Si erreur, sort     Pour les     16 secteurs     Prr sur secteur     Efface premier octet     Réserve la piste     du catalogue     Secteur 2     demandé     Exécute opération standard     Si erreur, sort     Positionne en     piste 40     Erreur dans A     Rétablit CC     Fixe le bit d'erreur     Cmatage     128 octets à \$E5     Ptr sur buffer de secteur	E571 CC F5 7E E574 9E 4F E576 ED 84 E578 CC FF FF E57B 34 06 E57D DE 4F E57F 86 0B E581 97 FC Calcule le CRC 6 E585 27 23 E587 C6 04 E588 37 02 E588 34 04 E58D 49 E58B 68 62 E590 69 61 E592 46 E593 49 E596 E6 62 E598 C8 21 E599 C8 61 E599 C8 61 E599 C8 61 E599 C8 10 E580 E7 61	LDD LDX STD LDD PSHS LDU LDA STA de la zo BEQ LDB PULU PSHS ROLA ROLA ROLA BVC LDB STB LDB EORB STB LDB EORB STB	#\$P57E <\$4F ,X #\$FFFF B,A *\$9E #\$0B <\$FC \$E5AA #\$04 A B \$02,S \$01,S \$2,S \$01,S \$2,S \$1,S \$	Initialise le CRC Ptr sur paramètres lo octets à traiter  Si fin du calcul, exit Calcul pour 1 bit sur 2 Lit le paramètre Empile compteur de paramètres Passe un bit Expulse bit CRC Teste bit sortant caractère Si pas différents, passe  Active le CRC-CCITT
E4B4 86 08 E4B6 97 48 E4B8 17 FB 49 E4B8 25 15 E4BD 0A 4C E4BF 26 F7 Initialise la F E4C1 9E 4F E4C3 6F 84 E4C5 CC FE FE E4C8 86 02 E4CD 97 4C E4CP 17 FB 32 E4D2 25 04 E4D4 86 28 E4D6 87 4B E4D8 17 FC 30 E4DB 1F A8 E4D0 35 FE  Initialise un R E4E2 CC E5 7F Initialise un R E4E5 9E 4F E4E7 A7 85 E4E9 5A	LDA STA LBSR BCS DECS DECS DECS LDA STD LDA STD LDA STA LBSR BCS LDA STA LBSR TFR PULS LSRA PULS LSRA PULS LSRA PULS LSRA PULS LSRA PULS LDD LDD LDD LDD LDD LDD LDD LDD LDD L	#\$08 <\$48 \$\$1004 \$\$2004 \$\$2402 <\$4C \$\$24F ,X #\$FFFFE \$\$29,X #\$02 <\$4C \$\$2004 \$\$2408 \$\$2408 #\$28 \$\$2108 CC,A CC  A,B,DP,X,Y,U,PC secteur pour for #\$257F secteur \$\$4F B,X	Ecriture secteur   demandée   Exécute opération standard   Si erreur, sort   Pour les   16 secteurs     Pour les   16 secteurs     Pour les   16 secteur   Efface premier octet   Réserve la piste   du catalogue   Secteur 2   demandé   Exécute opération standard   Si erreur, sort   Positionne en   piste 40     Erreur dans A   Rétablit CC   Fixe le bit d'erreur   Erreur des à \$E5     Pur sur buffer de secteur   Ecrit le valeur   Autant de fois	E571 CC F5 7E E574 9E 4F E576 ED 84 E578 CC FF FF E578 34 06 E57D DE 4F E57F 86 0B E581 97 FC Calcule le CRC 6 E583 0A FC E585 27 23 E587 C6 04 E588 34 04 E588 34 04 E588 49 E588 68 62 E590 69 61 E592 46 E593 49 E594 28 2D E596 E6 62 E598 C8 21 E59A E7 62 E59C E6 61 E592 E6 61 E592 49 E5A3 35 04 E5A5 5A	LDD LDX STD LDD PSHS LDU LDA STD LDA LDA DEC BEQ LDB PULU PSHS ROLA ASL ROLA ROLA BVC LDB EORB EORB EORB EORB EORB EORB EORB EOR	#\$P57E <\$4F ,X #\$FFFFF B,A *\$5B  \$\$5E5AA #\$04 A B \$02,S \$01,S \$503,S \$50	Initialise le CRC Ptr sur paramètres 10 octets à traiter  Si fin du calcul, exit Calcul pour 1 bit sur 2 Lit le paramètre Empile compteur de paramètres Passe un bit Expulse bit CRC Teste bit sortant caractère Si pas différents, passe  Active le CRC-CCITT  Décale registre Bit suivant
E484 86 08 E486 97 48 E488 17 FB 49 E48B 25 15 E48D 0A 4C E48F 26 F7 Initialise la F E4C1 9E 4F E4C3 6F 84 E4C5 CC FE FE E4C8 ED 88 29 E4CB 86 02 E4CD 97 4C E4CF 17 FB 32 E4D2 25 04 E4D4 86 28 E4D6 97 4B E4D1 35 01 E4D1 35 01 E4D1 44 E4E0 35 FE  Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E3 9E 4F E4E7 A7 85 E4E9 5A E4EA 2A FB E4EC 39	LDA STA LBSR BCS DEC BNE AT LDX CLR LDDA STA LDA STA LDA STA LBSR TFR PULS AUffer de LDD LDA STA LBSR TFR PULS AUffer de LDD LDX STA DECB LDX LDX LBSR LBSR LBSR LBSR TFR PULS AUffer de LDD LDX STA DECB LDX STA DECB BPL RTS	#\$08 <\$48 \$5004 \$5402 <\$4F ,X #\$FEFE \$29,X #\$02 <\$4C \$E004 \$E10B CC,A CC  A,B,DP,X,Y,U,PC secteur #\$557F secteur \$48F57F secteur \$48F57FF \$48F57FF \$48F57FF \$48F57FFF \$48F57FFFF \$48F57FFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFFF	Ecriture secteur demandée Exécute opération standard Si erreur, sort Pour les 16 secteurs  Ptr sur secteur Efface premier octet Réserve la piste du cataloque Secteur 2 demandé Exécute opération standard Si erreur, sort Positionne en piste 40  Erreur dans A Rétablit CC Fixe le bit d'erreur  Cmatage 128 octets à \$E5  Ptr sur buffer de secteur Ecrit le valeur Autant de fois que convenu	E571 CC F5 7E E574 9E 4F E576 ED 84 E578 CC FF FF E578 34 06 E57D DE 4F E57F 86 0B E581 97 FC Calcule le CRC 6 E585 27 23 E587 C6 04 E588 34 04 E58B 34 04 E58B 49 E58B 68 62 E590 69 61 E592 46 E593 49 E594 28 2D E596 E6 62 E598 C8 21 E596 E6 62 E596 E6 62 E597 C6 16 E592 E6 61 E595 E7 62 E596 E7 62 E596 E8 10 E590 E7 61 E7 61 E7	LDD LDD LDD LDD PSHS LDU LDA STA de la zc DEC BEQ LDB PULU PSHS ROLA ASL ROLA ROLA ROLA EORB LDB EORB LDB EORB LDB EORB LDB EORB LDB EORB EORB EORB EORB EORB EORB EORB EOR	#\$P57E <\$4fF ,X #\$FFFFF B,A #\$FFFF B,A #\$OB <\$FC \$E50A #\$04 A B \$02,S \$01,S \$2503 \$01,S \$2503 \$302,S \$301,S \$2503 \$301,S	Initialise le CRC Ptr sur paramètres lo octets à traiter  Si fin du calcul, exit Calcul pour 1 bit sur 2 Lit le paramètre Empile compteur de paramètres Passe un bit Expulse bit CRC Teste bit sortant caractère Si pas différents, passe  Active le CRC-CCITT  Décale registre Bit suivant Caractère suivant
E414 86 08 E486 97 48 E488 17 FB 49 E488 15 15 E48D 0A 4C E48F 26 F7 Initialise la F E4C1 9E 4F E4C5 CC FE FE E4C8 ED 88 29 E4CD 97 4C E4CF 17 FB 32 E4D2 25 04 E4D4 86 28 E4D6 97 4C E4CF 17 FC 30 E4D8 17 FC 30 E4D8 17 FC 30 E4D8 17 FC 30 E4D8 17 FC 30 E4D8 17 FC 30 E4D8 17 FC 30 E4D8 17 FC 30 E4D8 17 FC 30 E4D8 17 FC 30 E4D8 17 FC 30 E4D8 17 FC 30 E4D8 17 FC 30 E4D8 17 FC 30 E4D8 17 FC 30 E4D8 17 FC 30 E4D8 17 FC 30 E4D8 17 FC 30 E4D8 35 FE  Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E2 A2 A5 E4EA 2A FB E4EC 39	LDA STA LBSR BCS DECS DECS BNE 'AT LDX CLR LDD STD LDA STA LBSR BCS LDA STA LBSR TFR PULS LSRA PULS SUIFFER DECS LDD STA LBSR LBSR TFR PULS LSRA PULS STA LBSR LDD TFR PULS STA LBSR LDD TFR PULS STA DECB BPL LDD BPL RTS	#\$08 <\$48 \$E4D2 <\$4C \$E4D2 <\$4C \$E4B8 <\$4F ,X #\$FEFE \$29,X #\$02 <\$4C \$E004 \$E4D8 #\$28 <\$4B CC A,B,DP,X,Y,U,PC secteur pour for #\$E57F secteur pour for #\$E4TB B,X \$E4E7	Ecriture secteur   demandée   Exécute opération standard   Si erreur, sort   Pour les   16 secteurs     Ptr sur secteur   Efface premier octet   Réserve la piste   du catalogue   Secteur 2   demandé   Exécute opération standard Si erreur, sort   Positionne en   piste 40     Erreur dans A   Rétablit CC   Fixe le bit d'erreur   Position   Piste 40     Erreur dans A   Rétablit CC   Fixe le bit d'erreur   Piste le bit d'erreur   Piste le valeur   Autant de fois   que convenu   Protège interruptions	E571 CC F5 7E E574 9E 4F E576 ED 84 E578 CC FF FF E578 34 06 E570 DE 4F E577 86 0B E581 97 FC Calcule le CRC 6 E583 0A FC E588 37 02 E588 34 04 E58B 34 04 E58B 34 04 E58B 34 04 E58B 34 04 E58B 34 04 E58B 68 62 E590 69 61 E592 46 E593 49 E584 28 2D E596 E6 62 E598 C8 21 E59A E7 62 E59C E6 61 E592 C8 10 E5A0 E7 61 E5A2 49 E5A3 35 04 E5A5 5A E5A6 26 E3 E5A8 20 D9 Ecriture du CRC E5AA 35 04	LDD LDD LDD LDD PSHS LDU LDA STD LDD LDA LDB PULU PSHS ROLA ASL ROLA ROLA BVC LDB EORB STB LDB EORB EORB ROLA PULS PSHS EORB ROLA PULS	#\$P57E <\$4F ,X #\$FFFF B,A  *\$SEC #\$OB <\$FC \$E5AA  B  \$02,S \$01,S  \$E5C3 \$E5C3	Initialise le CRC Ptr sur paramètres 10 octets à traiter  Si fin du calcul, exit Calcul pour 1 bit sur 2 Lit le paramètre Empile compteur de paramètres Passe un bit Expulse bit CRC Teste bit sortant caractère Si pas différents, passe  Active le CRC-CCITT  Décale registre Bit suivant Lit poids fort CRC
E484 86 08 E486 97 48 E488 17 FB 49 E488 25 15 E48D 0A 4C E48F 26 F7 Initialise la F E4C1 9E 4F E4C3 6F 84 E4C5 CC FE FE E4C8 ED 88 29 E4CB 86 02 E4CD 97 4C E4CF 17 FB 32 E4D2 25 04 E4D4 86 28 E4D6 97 4B E4D1 35 01 E4DF 44 E4E0 35 FE  Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E3 34 01 E4E5 38 Formatage de la E4EA 34 01 E4EF 1A 50 E4F1 17 00 D8	LDA STA LBSR BCS DEC BNE AT LDX CLR LDDA STA LDA STA LDA STA LBSR TFR PULS LDA STA LBSR TFR PULS LBSR TFR PULS AUffer de LDD LDX STA DECE LDA STA LBSR TFR PULS LSRA PULS LSRA PULS LSRA PULS LSRA DECE LDD LDX STA DECE LDD LDX STA DECE LDX STA DECE LDX LDX STA DECE LDX STA DECE LDX STA DECE LDX STA DECE LDX STA DECE LDX STA DECE LDX STA DECE LDX STA DECE LDX STA DECE LDX STA DECE LDX STA DECE LDX STA DECE LDX LDX STA DECE LDX STA DECE LDX LDX STA DECE LDX STA DECE LDX LDX STA DECE LDX LDX STA DECE LDX LDX STA DECE LDX LDX STA DECE LDX LDX STA DECE LDX LDX STA DECE LDX LDX STA DECE LDX LDX LDX STA DECE LDX LDX LDX LDX LDX LDX LDX LDX LDX LDX	#\$08 <\$48 \$5004 \$5004 \$5004 \$5402 <\$47 ,X #\$FEFE \$29,X #\$02 <\$4C \$5004 \$5408 #\$28 <\$4B \$510B CC,A CC  A,B,DP,X,Y,U,PC secteur #\$557F secteur #\$557F Secteur \$454F B,X \$54467	Ecriture secteur   demandée   Exécute opération standard   Si erreur, sort   Pour les   16 secteurs     Prour les   16 secteurs     Prisur secteur   Efface premier octet   Réserve la piste   du catalogue   Secteur 2   demandé   Exécute opération standard   Si erreur, sort   Positionne en   piste 40     Erreur dans A Rétablit CC   Fixe le bit d'erreur   C       Position   Prisur buffer de secteur   Ecrit le valeur   Autant de fois   que convenu       Protège interruptions   Gel des interruptions   Préparation identificateur   Propublic   Préparation identificateur   Préparation identificateur   Propublic   Préparation identificateur   Propublic   Préparation identificateur   Propublic   Préparation identificateur   Propublic   Propubl	E571 CC F5 7E E574 9E 4F E576 ED 84 E578 CC FF FF E578 34 06 E57D DE 4F E57F 86 0B E581 97 FC Calcule le CRC 6 E585 27 23 E587 C6 04 E588 34 04 E588 34 04 E588 49 E588 68 62 E590 69 61 E592 46 E593 49 E588 68 62 E598 C8 21 E596 E6 62 E598 C8 21 E596 E6 62 E598 C8 21 E596 E6 61 E597 E7 62 E596 E6 61 E597 E7 62 E596 E7 61 E585 27 23 E586 27 62 E596 E7 62 E597 E7 62 E596 E7 62 E596 E7 62 E596 E7 62 E596 E7 62 E597 E7 62 E598 C8 21 E598 E7 62 E7 62	LDD LDD LDD LDD PSHS LDU LDA STA de la zc DEC BEQ LDB PULU PSHS ROLA ASL ROLA ROLA ROLA BUC LDB EORB EORB EORB EORB BTB ROLA PULS BTB BNE BRA PULS BSTB BSTB BSTB BSTB BSTB BSTB BSTB BS	#\$P57E <\$4F ,X #\$FFFF B,A #\$FFFF B,A #\$OB <\$FC \$E5AA #\$O4 A B \$02,S \$01,S \$01,S \$E5C3 \$02,S \$01,S \$01,S \$E5C3 \$02,S \$01,S \$02,S \$01,S \$02,S \$01,S \$02,S \$01,S \$02,S \$01,S \$02,S \$01,S	Initialise le CRC Ptr sur paramètres lo octets à traiter  Si fin du calcul, exit Calcul pour 1 bit sur 2 Lit le paramètre Empile compteur de paramètres Passe un bit Expulse bit CRC Teste bit sortant caractère Si pas différents, passe  Active le CRC-CCITT  Décale registre Bit suivant Caractère suivant Lit poids fort CRC Expanse poids fort CRC Expanse poids fort CRC
E4B4 86 08 E4B6 97 48 E4B8 17 FB 49 E4B8 17 FB 49 E4B8 25 15 E4BD 0A 4C E4BF 26 F7 Initialise la F E4C1 9E 4F E4C8 ED 88 29 E4CB 86 02 E4CC 97 4C E4CF 17 FB 32 E4D2 25 04 E4D4 86 28 E4D6 97 4B E4D8 17 FC 30 E4DB 1F A8 E4D0 35 FE  Initialise un R E4E2 CC E5 7F Initialise un R E4E7 A7 85 E4E8 2A FB E4EC 39  Formatage de la E4ED 34 01 E4FF 1A 50 E4FF 1F	LDA STA LBSR BCS DEC BNE AT LDX CLR LDD STA LDA STA LBSR BCS LDA STA LBSR PULS LDA STA LBSR PULS LDA STA LBSR TFR LBSR PULS LBSR PULS LSRA PULS STA LBSR TFR LSRA PULS LSRA PULS LSRA PULS LSRA PULS LSRA LBDD LSRA LDD LDD LSSTA LBSR LSRA PULS LSRA LBSR LSRA PULS LSRA LDD LDZ LSSR BSR LDD LDX LDX LDX LDX LDX LDX LDX LDX LDX	#\$08 <\$48 \$\$2004 \$\$2004 \$\$2402 <\$44 ,X #\$FEFFE \$29,X #\$529,X #\$02 <\$40 \$\$2004 \$\$2408 #\$250 \$\$2500 A,B,DP,X,Y,U,P0 secteur pour for #\$257F secteur pour for	Ecriture secteur   demandée   Exécute opération standard   Si erreur, sort   Pour les   16 secteurs     Pour les   16 secteurs     Prisur secteur   Efface premier octet   Réserve la piste   du catalogue   Secteur 2   demandé   Exécute opération standard   Si erreur, sort   Positionne en   piste 40     Erreur dans A   Rétablit CC   Fixe le bit d'erreur   Si   Prisur buffer de secteur   Ecrit le valeur   Autant de fois   que convenu     Protège interruptions   Gel des interruptions   Préparation identificateur   Calcule CRC identifi	E571 CC F5 7E   E574 9E 4F   E576 ED 84   E578 CC FF FF   E57B 34 06   E57D DE 4F   E57F 86 0B   E581 97 FC   Calcule le CRC   E583 0A FC   E585 27 23   E587 66 04   E589 37 02   E58B 34 04   E580 99 61   E580 69 61   E592 46   E593 49   E594 28 2D   E594 28 2D   E596 E6 62   E598 E7 62   E598 E8 10   E590 E7 61   E5A2 49   E5A2 49   E5A3 35 04   E5A3 35 04   E5A4 20 D9   Ecriture du CRC   E5AA 35 04   E5A	LDD LDD LDD LDD PSHS LDU LDA STA STA STA STA STA STA STA STA STA ST	#\$P57E <\$4F ,X #\$FFFF B,A  *\$9B <\$4F #\$0B <\$FC \$E5AA #\$04 A B  \$02,S \$01,S  \$25C3 \$01,S  \$21 \$00,S \$01,S  \$25C3 \$01,S  \$25C3 \$01,S  \$25C3 \$01,S  \$25C3 \$21 \$21 \$21 \$22 \$22 \$22 \$23 \$24 \$25 \$25 \$25 \$25 \$25 \$25 \$25 \$25 \$25 \$25	Initialise le CRC Ptr sur paramètres 10 octets à traiter  Si fin du calcul, exit Calcul pour 1 bit sur 2 Lit le paramètre Empile compteur de paramètres Passe un bit Expulse bit CRC Teste bit sortant caractère Si pas différents, passe  Active le CRC-CCITT  Décale registre Bit suivant  Lit poids fort CRC Expanse poids fort CRC Expanse poids faible CRC Expanse poids faible CRC Expanse poids faible CRC
E484 86 08 E486 97 48 E488 17 FB 49 E488 25 15 E48D 0A 4C E48F 26 F7 Initialise la F E4C1 9E 4F E4C3 6F 84 E4C5 CC FE FE E4C8 ED 88 29 E4CB 86 02 E4CD 97 4C E4CF 17 FB 32 E4D2 25 04 E4D4 86 28 E4D6 97 4B E4D0 35 01 E4DF 44 E4E0 35 FE  Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E3 34 01 E4E5 3E 4F E4E7 A7 85 E4E9 5A E4EA 2A FB E4EC 39  Formatage de la E4EA 34 01 E4EF 1A 50 E4F1 17 00 D8 E4F4 BD 7B E4F6 DE 4F E4F8 6F C8 24	LDA STA LBSR BCS DEC BNE AT LDX CLR LDDA STA LDA STA LDA STA LBSR LDA LBSR TFR PULS LBSR LBSR LBSR TFR PULS STA LBSR LBSR LSRA PULS LSRA PULS LSRA PULS LDD LDX STA LBSR LDD LDX STA LBSR LSRA PULS LSRA PULS LDD LDX STA LBSR LDD LDX STA LBSR LDD LDX STA LBSR LDD LDX STA LBSR LDD LDX STA LBSR LDD LDX STA LBSR LDD LDX STA LBSR LDD LDX STA LBSR LDD LDX STA LDC LDS LDX STA LDC LDS LDX STA LDC LDX CLC LBSR LDC LBSR LDC LBSR LDC LBSR LDC LCL LCC LCC LCC LCC LCC LCC LCC LCC	#\$08 <\$48 \$5004 \$5402 <\$47 X #\$FEFE \$29,X #\$97 \$29,X #\$02 <\$4C \$5004 \$5408 \$5108 CC,A CC  A,B,DP,X,Y,U,PC  secteur pour for #\$557F secteur <\$4F B,X \$24E7	Ecriture secteur   demandée   Exécute opération standard   Si erreur, sort   Pour les   16 secteurs	E571 CC F5 7E E574 9E 4F E576 ED 84 E578 CC FF FF E578 34 06 E57D DE 4F E57F 86 0B E581 97 FC Calcule le CRC 6 E585 27 23 E587 C6 04 E588 34 04 E588 34 04 E588 68 62 E590 69 61 E592 46 E593 49 E588 68 62 E590 69 61 E592 46 E593 49 E586 26 62 E598 C8 21 E596 E6 62 E598 C8 21 E596 E6 62 E598 C8 20 E596 E6 61 E592 E6 61 E592 E7 62 E596 E6 62 E598 C8 10 E594 28 20 E596 E6 62 E598 C8 20 E596 E6 62 E598 C8 20 E596 E7 61 E59A 27 61 E5A2 29 E5A3 35 04 E5A6 26 E3 E5A8 20 D9 Erriture du CRC E5AA 35 04 E5AC 8D 3A E5AB ED A1 E5B0 35 04 E5B2 8D 34	LDD LDD LDD LDD PSHS LDU LDD STA de la zc DEC BEQ LDB PULU ROLA ASL ROLA ROLA ROLA ROLA BVC LDB EORB EORB ROLA PULS BSTB BRA PULS BSTD PULS BSTD PULS BSTD	#\$P57E <\\$4F ,X #\$FFFF B,A *\\$4F #\$OB <\\$4F #\$OB <\\$FC \$E5AA #\$O4 A B \$02,S \$01,S \$01,S \$01,S \$01,S \$01,S \$01,S \$01,S \$02,S \$01,S \$01,S \$02,S \$01,S \$02,S \$01,S \$02,S \$01,S \$02,S \$01,S \$02,S \$02,S \$02,S \$03,S \$0	Initialise le CRC Ptr sur paramètres lo octets à traiter  Si fin du calcul, exit Calcul pour 1 bit sur 2 Lit le paramètre Empile compteur de paramètres Passe un bit Expulse bit CRC Teste bit sortant caractère Si pas différents, passe  Active le CRC-CCITT  Décale registre Bit suivant Lit poids fort CRC Expanse poids fort CRC Ecrit poids faible CRC
E4B4 86 08 E4B6 97 48 E4B8 17 FB 49 E4B8 17 FB 49 E4B8 25 15 E4BD 0A 4C E4BF 26 F7 Initialise la F E4C1 9E 4F E4C8 ED 88 29 E4CB 86 02 E4CC 97 4C E4CF 17 FB 32 E4D2 25 04 E4D4 86 28 E4D6 97 4B E4D8 17 FC 30 E4DB 1F A8 E4D0 35 FE  Initialise un R E4E2 CC E5 7F Initialise un R E4E7 A7 85 E4E8 2A FB E4E7 A7 85 E4E8 38 B1 E4E8 34 01 E4EF 1A 50 E4F1 17 00 D8 E4F4 8D 7B E4F6 CB 24 E4F8 6F CB 24 E4FB 33 BD FB CA E4FF 17 FE 32	LDA STA LBSR BCS DEC BNE AT LDX CLR LDD STA LDA STA LBSR BCS LDA STA LBSR PULS LDA STA LBSR PULS LDA STA LBSR PULS LDA STA LBSR TFR LBSR PULS LSRA PULS LSRA PULS LSRA PULS LSRA PULS LSRA LDD LSRA LDD LSSTA LBSR LSRA LBSR LSRA LBDD LSSTA LBSR LSRA LBSR LSRA LDD LSSTA LBSR LSRA LBSR LSRA LDD LGL LDX CLR LDX LDX LDX LDX LDX LDX LDX LDX LDX LDX	#\$08 <\$48 \$5004 \$5204 \$5204 \$5204 \$5402 <\$44 ,X #\$FEFFE \$29,X #\$02 <\$40 \$5004 \$520,X \$5004 \$520,X \$5004 \$520,X \$5004 \$520,X \$5004 \$520,X \$5004 \$520,X \$5004 \$520,X	Ecriture secteur   demandée   Exécute opération standard   Si erreur, sort   Pour les   16 secteurs   Pr sur secteur   Efface premier octet   Réserve la piste   du catalogue   Secteur 2   demandé   Exécute opération standard   Si erreur, sort   Positionne en   piste 40   Erreur dans A   Rétablit CC   Fixe le bit d'erreur   C   Fixe le bit d'erreur   C   Protège interruptions   Gel des interruptions   Gel des interruptions   Fréparation identificateur   Calcule CRC identificateur   CAlcule CRC identificateur   CAlcule CRC identific	E571 CC F5 7E   E574 9E 4F   E576 ED 84   E578 CC FF FF   E57B 34 06   E57D DE 4F   E57F 86 0B   E581 97 FC   Calcule le CRC   E583 0A FC   E585 27 23   E587 60 04   E589 37 02   E58B 34 04   E580 49   E58E 68 62   E590 69 61   E592 46   E593 49   E594 28 2D   E594 28 2D   E596 E6 62   E598 C8 21   E599 E7 62   E599 E7 62   E598 C8 10   E590 E7 61   E	LDD LDD LDD LDD LDD PSHS LDU LDA DEC BEQ LDB PULU LDB PULU ROLA ASL ROLA ROLA BVC LDB EORB STB LDB EORB STB LDB BLDB BLDB BLDB BLDB BLDB BLDB BLD	#\$P57E <\$4F ,X #\$FFFF B,A  *\$SPC  *\$SESAA  #\$004 A B  \$02,S \$01,S  \$25C3 \$01,S  \$21 \$00,S \$01,S  \$25C3 \$01,S  \$21 \$00,S \$01,S  \$25C3 \$01,S  \$25C3 \$21 \$21 \$21 \$21 \$22 \$22 \$23 \$23 \$23 \$23 \$23 \$33 \$33 \$33	Initialise le CRC Ptr sur paramètres 10 octets à traiter  Si fin du calcul, exit Calcul pour 1 bit sur 2 Lit le paramètre Empile compteur de paramètres Passe un bit Expulse bit CRC Teste bit sortant caractère Si pas différents, passe  Active le CRC-CCITT  Décale registre Bit suivant  Lit poids fort CRC Expanse poids fort CRC Expanse poids faible CRC Expanse poids faible CRC Expanse poids faible CRC
E414 86 08 E486 97 48 E488 17 FB 49 E488 17 FB 49 E488 25 15 E48D 0A 4C E48F 26 F7 Initialise la F E4C1 9E 4F E4C2 6F 84 E4C5 CC FE FE E4C8 ED 88 29 E4CD 97 4C E4CF 17 FB 32 E4D2 25 04 E4D4 86 28 E4D6 97 4C E4CF 17 FC 30 E4DB 1F A8 E4DD 35 01 E4DF 44 E4E0 35 FE  Initialise un R E4E2 CC E5 7F Initialise un R E4E2 A7 85 E4E9 5A E4E4 A7 85 E4E9 5A E4E4 39  Formatage de la E4ED 34 01 E4EF 1A 50 E4F1 17 00 D8 E4F4 8D 7B E4F6 DE 4F E4F8 6F C8 24 E4FB 33 8D FB CA E4FF 17 FE 32 E502 CC 40 FF E505 30 8D 02 C7	LDA STA LBSR BCS DECS DECS BNE 'AT LDX CLR LDD STD LDA STA LBSR BCS LDA STA LBSR LDA STA LBSR LBSR LDA STA LBSR TFR PULS ORIGE LDD CLR LBSR LBSR LBSR LBSR LBSR LBDD CLR LBSR LDD LBSR LBSR LDD LBSR LBSR LDD LBSR LBSR LDD LBSR LBSR LDD LBSR LBSR LDD LBSR LBSR LDD LBSR LBSR LBSR LDD LBSR LBSR LBSR LBSR LBSR LBSR LBSR LBSR	#\$08 <\$48 \$\$1004 \$\$2004 \$\$2004 \$\$2402 <\$46 ,X #\$FEFFE \$\$29,X #\$502 <\$40 \$\$29,X #\$29,X #\$2004 \$\$2408 \$\$29,X #\$2108 CC,A CC  A,B,DP,X,Y,U,PC secteur pour for #\$257 E\$24,U \$\$24,U \$\$24,U \$\$2009,PCR \$\$334 #\$40FF \$\$2700,PCR	Ecriture secteur   demandée   Exécute opération standard   Si erreur, sort   Pour les   16 secteurs     Pour les   16 secteurs     Pour les   16 secteur     Potation   Potation standard   Potation   Potation   Potation   Potation   Potation   Positionne   Positio	E571 CC F5 7E   E574 9E 4F   E576 ED 84   E578 CC FF FF   E578 34 06   E579 DE 4F   E577 86 0B   E581 97 FC   Calcule le CRC   E583 0A FC   E583 0A FC   E585 27 23   E587 C6 04   E588 34 04   E588 34 04   E588 34 04   E588 68 62   E590 69 61   E592 46   E593 49   E594 28 2D   E596 E6 62   E598 C8 21   E59A E7 62   E59A E7 62   E59B C8 10   E5A0 E7 61   E7	LDD LDX STD LDD PSHS LDU LDA DEC BEQ LDB PULU PSHS ROLA ASL ROLA ROLA BVC LDB EORB STB EORB STB BNE BNE BNE BNE BNE BNE BNE BNE BNE BN	#\$P57E <\$4F ,X #\$PFFFF B,A  *\$SPC  **SPC *	Initialise le CRC Ptr sur paramètres 10 octets à traiter  Si fin du calcul, exit Calcul pour 1 bit sur 2 Lit le paramètre Empile compteur de paramètres Passe un bit Expulse bit CRC Teste bit sortant caractère Si pas différents, passe  Active le CRC-CCITT  Décale registre Bit suivant  Lit poids fort CRC Expanse poids fort CRC Expanse poids faible CRC Expanse poids faible CRC Expanse poids faible CRC
E4B4 86 08 E4B6 97 48 E4B8 17 FB 49 E4B8 25 15 E4BD 0A 4C E4BF 26 F7 Initialise la F E4C1 9E 4F E4C8 ED 88 29 E4CB 86 02 E4CC 97 4C E4CF 17 FB 32 E4D2 25 04 E4D4 86 28 E4D6 97 4B E4D8 35 01 E4DF 44 E4E0 35 FE  Initialise un R E4E2 CC E5 7F Initialise un R E4E7 A7 85 E4E8 2A FB E4E8 38 07 E4EB 34 01 E4EB 34 01 E4EB 34 01 E4EB 34 01 E4EB 37 FB E4EB 38 BC 78 E4EB 38 BC 78 E4FB 38 BC 78 E5FB 38 BC 78 E4FB 78 E4FB 78 E4FB 78 E4FB 78 E4FB 78 E4FB 78 E4FB 78 E4FB 78 E4FB	LDA STA LBSR BCS DEC BNE AT LDX CLR LDD STA LBSR BCS LDA STA LBSR PULS LBSR PULS LSRA PULS LSRA PULS LSRA PULS LSRA PULS LSRA LBSR TFR LSRA PULS LSRA PULS LSRA LBSR LDD LEDA LDD LESS LD LDD LESS LD LDD LESS LD LD L	#\$08 <\$48 \$5004 \$5204 \$5204 \$5402 <\$47 ,X #\$FEFFE \$29,X #\$529,X #\$529,X #\$520 \$40 \$5408 \$520,X \$5408 \$52108 CC,A CC A,B,DP,X,Y,U,PC secteur pour for #\$557F secteur pour for #\$557F secteur \$47 B,X \$548 \$548 \$549 B,X \$5500 \$5500 \$5501 \$	Ecriture secteur   demandée   Exécute opération standard   Si erreur, sort   Pour les   16 secteurs   Pr sur secteur   Efface premier octet   Réserve la piste   du catalogue   Secteur 2   demandé   Exécute opération standard   Si erreur, sort   Positionne en   piste 40   Erreur dans A   Rétablit CC   Fixe le bit d'erreur   C   Fixe le bit d'erreur   C   Protège interruptions   Gel des interruptions   Gel des interruptions   Fréparation identificateur   Protège interruptions   Fréparation identificateur   Frable bits lecteurs   Sélectionne le lecteur   Registres test et remplissage   Per registre disque   Attend front ascendant	E571 CC F5 7E   E574 9E 4F   E576 ED 84   E578 CC FF FF   E578 34 06   E577 B6 0B 4F   E577 86 0B   E581 97 FC   Calcule le CRC 6E 6E 7E 7E 8E 7E 8E 7E 8E 7E 8E 7E 8E 7E 8E	LDD LDD LDD LDD STD LDD PSHS LDU LDA STA STA STA STA STA STA STA STA STA ST	#\$P57E <\$4F ,X #\$FFFF B,A  *\$SPFFF B,A #\$OB <\$4F #\$OB <\$5E5AA #\$O4 A B  \$02,S \$01,S	Initialise le CRC Ptr sur paramètres lo octets à traiter  Si fin du calcul, exit Calcul pour 1 bit sur 2 Lit le paramètre Empile compteur de paramètres Passe un bit Expulse bit CRC Teste bit sortant caractère Si pas différents, passe  Active le CRC-CCITT  Décale registre Bit suivant Caractère suivant Lit poids fort CRC Expanse poids fort CRC Expanse poids faible CRC Expanse poids faible CRC Expanse poids faible CRC Expanse poids faible CRC
E4B4 86 08 E4B6 97 48 E4B8 17 FB 49 E4B8 17 FB 49 E4B8 25 15 E4BD 0A 4C E4BF 26 F7 Initialise la F E4C1 9E 4F E4C3 6F 84 E4C5 CC FE FE E4C8 86 02 E4CD 97 4C E4CF 17 FB 32 E4D2 25 04 E4D4 86 28 E4D6 37 4B E4D8 37 FB  Initialise un R E4D8 35 FE  Initialise un R E4E2 CC E5 7F Initialise un R E4E3 9E 4F E4E7 A7 85 E4E8 39  Formatage de la E4EA 2A FB E4E7 1A 50 E4FF 1	LDA STA LBSR BCS DEC BNE AT LDX CLR LDD STD LDA STA LBSR BCS LDA STA LBSR TFR FULS LSRA PULS LSRA PULS LDD A STA LBSR TFR FULS LSRA PULS LSRA PULS LDD CLB BPL RTS STA LDX STA LBSR LBSR LDD LBSR LDD LEAU LDX BPL RTS LDD LEAU LBSR LDU CLBSR LDU CLBSR LDU LBSR LBSR LDU LBSR LBSR LDU LBSR LDU LBSR LDU LBSR LDU LBSR LDU LBSR LDU LBSR LDU LBSR LDU LBAU BITA BNE	#\$08 <\$48 \$\$1004 \$\$2004 \$\$2004 \$\$2004 \$\$2402 \$\$4F ,X #\$FEFFE \$\$29,X #\$502 \$\$402 \$\$402 \$\$29,X #\$5004 \$\$2408 #\$250 \$\$29,X #\$250 \$\$25,X #\$2408 #\$250 \$\$24,0 \$\$2	Ecriture secteur   demandée   Exécute opération standard   Si erreur, sort   Pour les   16 secteurs     Pour les   16 secteurs     Pour les   16 secteur     Potre secteur   Efface premier octet   Réserve la piste   du catalogue   Secteur 2   demandé   Exécute opération standard   Si erreur, sort   Positionne en   piste 40     Erreur dans A   Rétablit CC   Fixe le bit d'erreur   Piste le valeur   Autant de fois   que convenu   Protège interruptions   Préparation identificateur   Calcule CRC identificateur   Piste le bits lecteur   Piste le bits lecteu	E571 CC F5 7E   E574 9E 4F   E576 ED 84   E578 CC FF FF   E578 34 06   E579 DE 4F   E577 86 0B   E581 97 FC   Calcule le CRC   E583 0A FC   E588 34 04   E588 37 02   E588 34 04   E588 34 04   E588 34 04   E588 68 62   E590 69 61   E592 46   E593 49   E594 28 2D   E596 E6 62   E598 C8 21   E59A E7 62   E59A E7 62   E59B C8 10   E58A 20 D9   Ecriture du CRC   E5AA 35 04   E5A5 5A   E5A6 26 E3   E5A6 27 80   E5A7 80   E5A8 20 D9   ECRITURE du CRC   E5AA 35 04   E5A5 5A   E5A6 20 D9   ECRITURE du CRC   E5AA 35 04   E5AB 20 D9   ECRITURE du CRC   E5AA 35 04   E5AB 20 D9   ECRITURE du CRC   E5AA 35 04   E5AB 20 D9   ECRITURE du CRC   E5AA 35 04   E5AB 20 D9   ECRITURE du CRC   E5AA 35 04   E5BB 20 D1   E5BB 30 TF   E5CC 26 FA   E5CC 39	LDD LDX STD LDD PSHS LDU LDA DEC BEQ LDB PULU PSHS ROLA ASL ROLA ROLA BVC LDB EORB STB EORB STB BNE BNE BNE BNE BNE BNE BNE BNE BNE BN	#\$P57E <\$4F ,X #\$PFFFF B,A  *\$SPC  **SPC *	Initialise le CRC Ptr sur paramètres lo octets à traiter  Si fin du calcul, exit Calcul pour 1 bit sur 2 Lit le paramètre Empile compteur de paramètres Passe un bit Expulse bit CRC Teste bit sortant caractère Si pas différents, passe  Active le CRC-CCITT  Décale registre Bit suivant Caractère suivant Lit poids fort CRC Expanse poids fort CRC Expanse poids faible CRC Expanse poids faible CRC Expanse poids faible CRC Expanse poids faible CRC
E484 86 08 E486 97 48 E488 17 FB 49 E488 25 15 E48D 0A 4C E48F 26 F7 Initialise la F E4C1 9E 4F E4C3 6F 84 E4C5 CC FE FE E4C8 ED 88 29 E4CB 86 02 E4CD 97 4C E4CF 17 FB 32 E4D2 25 04 E4D4 86 28 E4D6 97 4B E4D0 35 51 E4DF 35 01 E4DF 44 E4E0 35 FE  Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E2 CC E5 7F Initialise un R E4E3 34 01 E4E7 37 85 E4E9 5A E4E8 33 8D FB E4E8 39  Formatage de la E4E8 34 01 E4EF 1A 50 E4F1 17 00 DB E4F4 BD 7B E4F6 DE 4F E4F8 6F C8 24 E4FB 33 8D FB CA E4FF 17 FE 32 E502 CC 40 FF E505 30 8D 02 C7 E509 A5 03 E50B 26 FC	LDA STA LBSR BCS DEC BNE AT LDX CLR LDD STD LDA STA LBSR BCS LDA STA LBSR TFR PULS LBSR TFR PULS AUffer de LDD LDA STA LBSR TFR PULS LSRA PULS LSRA PULS LDD LEAR DECE LDD LDD LDD LDD LDD LDD LDD LDD LDD LD	#\$08 <\$48 \$5004 \$5402 <\$47 X #\$FEFE \$29,X #\$92 <\$4C \$5004 \$5408 #\$28 <\$4B \$510B CC,A CC  A,B,DP,X,Y,U,PC secteur #\$557F secteur #\$557F secteur \$4\$FFFE \$24,U \$5009,PCR \$234,U \$5009,PCR \$5334 #\$400F \$5700,PCR \$533,X \$5509	Ecriture secteur   demandée   Exécute opération standard   Si erreur, sort   Pour les   16 secteurs     Prour les   16 secteur   Efface premier octet   Réserve la piste   du catalogue   Secteur 2   demandé   Exécute opération standard   Si erreur, sort   Positionne en   piste 40     Erreur dans A   Rétablit CC   Fixe le bit d'erreur   Erreur dans   Erreur dans   Erreur dans   A   Erreur dans   Erreur da	E571 CC F5 7E   E574 9E 4F   E576 ED 84   E578 CC FF FF   E578 34 06   E579 DE 4F   E577 86 0B   E581 97 FC   Calcule le CRC 6   E585 27 23   E588 34 04   E588 37 02   E588 34 04   E588 34 04   E588 68 62   E590 69 61   E592 46   E593 49   E594 28 2D   E594 28 2D   E595 CE 66 1   E592 E6 61   E592 E7 61   E594 E7 62   E595 E8 10   E594 E7 62   E595 E8 10   E594 E8 10   E584 20 D9   Erriture du CRC   E585 28 34   E586 26 E3   E586 27 E8   E586 28 D3   E586 28 D3   E586 28 D3   E588 ED A1   E586 ED A1   E588 ED A1   E588 E589 CC FF FF   E58C ED A1   E588 E589 CF FF FF   E58C ED A1   E588 E589 CC FF FF   E58C ED A1   E58B E589 CC FF FF   E58C ED A1   E58B E58B CC FF FF   E58C ED A1   E58B S0 IF   E58B S0 IF   E58C ED A1   E58B S0 IF   E58C ED A1   E58B S0 IF   E58B S0	LDD LDD LDD LDD LDD PSHS LDU LDA STA de la zc DEC BEQ LDB PULU PSHS ROLA ASL ROLA ROLA ROLA ROLA BVC LDB EORB EORB STB LDB EORB BNE BRA PULS BSR BSR PULS BSR BSR A PULS BSR LDB LOB BNE BRA PULS BSR BSR LDB LOB BNE BRA PULS BSR BSR BSR BSR LDB LOB BNE BRA PULS BSR BSR BSR BSR BSR BSR BSR BSR BSR BS	#\$P57E <\$4F ,X #\$FFFF B,A  *\$SPFFF B,A #\$OB <\$4F #\$OB <\$5E5AA #\$O4 A B  \$02,S \$01,S	Initialise le CRC Ptr sur paramètres lo octets à traiter  Si fin du calcul, exit Calcul pour 1 bit sur 2 Lit le paramètre Empile compteur de paramètres Passe un bit Expulse bit CRC Teste bit sortant caractère Si pas différents, passe  Active le CRC-CCITT  Décale registre Bit suivant Caractère suivant Lit poids fort CRC Expanse poids fort CRC Expanse poids faible CRC Expanse poids faible CRC Expanse poids faible CRC Expanse poids faible CRC

E5C7 5A DI	DB #\$03 DECB BNE \$E5C7	Temporisation répondant au temps d'activation du CRC-CCITT	E65E 43 E65F 39	COMA RTS	Erreur dans CC
Préparation de l'id	BRA \$E5A2 identificateur de sect		Sortie sans erre E660 4F E661 39	eur CLRA RTS	Pas d'erreur dans CC
E5CE 0F FB CI E5D0 86 04 Si E5D2 97 FD Si E5D4 33 8D 7B 20 Li E5D8 10 9E 4F Li E5DB 31 22 Li E5DD E6 CO Li E5DF 8D 07 B: E5EDF 8D 07 B	LIR	Numéro de face à 0 Densité à 0 Expansion des 4 paramètres Ptr sur paramètres Ptr sur liste paramètres Positionne sur paramètres Lit un paramètre Expansion du paramètre Sauve expansion Pour les 4 paramètres	E662 86 03 E664 9E E9 E666 9F 4F E668 97 4C E66A C6 14 E66C 4F E66D DD 4A E66F 86 02 E671 20 02	r secteur de catalogue LDA #\$03 LDX <\$E9 STX <\$4F STA <\$4C LDB #\$14 CLRA STD <\$4A LDA #\$02 BRA \$E675  wegarde d'un secteur	Secteur 3 demandé Buffer secteur initialisé Initialise secteur Piste 20 demandée Code pour lecture secteur Charge le secteur
E5EA C6 01 LI E5EC 4F C1 E5ED 1A 01 O1 E5EF 59 R0 E5F0 49 R0 E5F1 68 E4 A3	PSHS B LDB #\$01 LIRA PROCC #\$01 ROLB ROLA ASL ,S	Empile le caractère Bit d'arrêt Pour 16 bits Bit rentrant à 1   Décale avec un bit   entrant à 1   Décale le caractère	E673 86 08 E675 97 48 E677 10 9E E9 E67A 17 F9 87 E67D 86 03 E67F 39 Ouverture d'un f	BSR \$E662	Code pour écriture secteur Mise à jour de l'opération Exécute opération standard Code I/O Error initialisé  Charge ler secteur catalogue
E5F4 49 R0 E5F5 24 F6 B0 E5F7 32 61 L1 E5F9 39 R0	ROLB ROLA SCC \$E5ED LEAS \$01,S	Décale avec le   bit sortant du caractère   Si pas fin, boucle   Rétablit la pile	E682 25 D8 E684 8E 00 04 E687 10 9E E9 E68A DE E7 E68C D6 F0 E68E C1 03	BCS \$E65C LDX #\$0004 LDY \$E9 LDU \$E7 LDB \$F0 CMPB #\$03	Si erreur, sort 4 entrée par secteur   Init. ptr sur les entrées   et sur nom de fichier   Si la sauvegarde avec   écrasement est programmée,
E5FD E7 8D 01 D1 S1 E601 A5 8D 01 CE B1 E605 26 FA B1 E607 35 01 P1	me de lormatage _DD	Attend fin de   1'opération Dégel des interruptions Sort du programme	E690 26 04 E692 33 8D FF 76 E696 5F E697 C1 0B E699 24 24 E69B A6 A5 E69D 81 FF E69F 27 1B E6A1 5C	BNE \$E696  LEAU \$E60C,PCR  CLRB  CMPB #\$0B  BHS \$E6BF  LDA B,Y  CMPA #\$FF  BEQ \$E6BC  INCB	le fichier recherché s'appelle "SCRATCH.DOS"  Si le nom est trouvé, récupère les paramètres. Si on se trouve en fin de catalogue, sortie du programme. Sinon, compare le nom de
****** SYSTEM	ME D'EXPLOITATION LOGI	QUE ******	E6A2 A1 C0 E6A4 27 F1 E6A6 31 A8 20 E6A9 30 1F	CMPA ,U+ BEQ \$E697 LEAY \$20,Y LEAX -\$01,X	l'entrée avec nom de   fichier demandé   Passe à   l'entrée
E60C 53 43 52 41 F( E610 54 43 48 20 E614 44 4F 53	nporaire pour la sauve PCC "SCRATCH DOS"	garde	E6AB 26 DD E6AD 0C 4C E6AF 96 4C E6BB 81 10 E6BB 22 07 E6B5 17 F9 4C	BNE \$E68A INC <\$4C LDA <\$4C CMPA #\$10 BHI \$E6BC LBSR \$E004	suivante   Si le dernier   secteur du catalogue   est atteint, sort du   programme   Sinon, secteur suivant
E619 C1 02 CI E61B 27 23 BI E61D 0A F0 DI E61F 8D 5F BI	LDB	Sauvegarde sans   écrasement ?   Oui, écrit FAT seule   Passe en sauveg. sans ecr.   Ouvre le fichier	E6B8 86 03 E6BA 20 C6 Sortie si fichie E6BC 5F E6BD 20 1B	CLRB BRA \$E6DA	Code "erreur d'entrée-sortie" Boucle avec ou sans erreur   Si fichier introuvable,   secteur=0 et sort
E623 5D T: E624 27 05 E626 17 01 53 LI E629 25 28 BE E62B 0C F0 LI E62D 8D 51 BE E62F 25 22 BE E631 C6 0A LI E633 9E E7 LI E635 A6 85 LI E637 A7 A5 S: E639 5A DI	SCS \$E653 ISTB BEQ \$E62B LBSR \$E77C SCS \$E653 INC \$F0 SSR \$E680 SCS \$E653 LDB \$80A LDX \$E7 LDA B, X STA B, Y BECB SCES \$E653	Si erreur disque, sort Fichier existe déjà? Non, pas d'effacement Effacement du fichier Si erreur, sort Retour en sauveg avec écrasmt Ouvre fichier "SCRATCH.DOS" Si erreur, sort  Recopie le nom du fichier courant à la place de "SCRATCH.DOS"	Récupère les par E6BF E6 2B E6C1 D1 EB E6C3 26 F7 E6C5 E6 2C E6C7 D1 EC E6C9 26 F1 E6CB D6 4C E6CD A6 2D E6CF 97 F6 E6D1 A6 2D E6CF 97 F6 E6D3 AE 2E E6D5 9F F7 E6D7 10 9F FA	amètres de fichier LDB \$0B,Y CMPB <\$EB BNE \$6GC LDB \$0C,Y CMPB <\$EC ENE \$6GC LDB \$0C,Y CMPB <\$EC LDB \$6C LDB \$4C LDA \$0D,Y STA <\$F6 CLR \$F5 LDX \$0E,Y STX <\$F7 STY <\$FA	Si type de fichier non toléré, poursuit la recherche dans le catalogue Si flag de fichier non toléré, poursuit la recherche dans catalogue Stocke le premier bloc du fichier Compteur de secteur à 0 Stocke le nombre d'octets dans le dernier secteur Stocke pointeur d'entrée
E63E 25 13 B0		Écrit le secteur catalogue Si erreur de disque, sort	E6DA D7 F9 E6DC 20 82 Création d'un fi	STB <\$F9 BRA \$E660	Numéro secteur catalogue Retour sans erreur
E642 97 4C S' E644 C6 14 LI E646 4F C' E647 DD 4A S' E649 DC ED LI E64B DD 4F S' E64D 8D 24 B: E64F 25 02 B: E651 OF FO C'	DA #\$02 STA <\$4C LDB #\$14 CLRA STD <\$4A LDD <\$ED STD <\$4F SSR \$8673 BCS \$2653 CLR <\$F0 STS	Programme la sauvegarde de la FAT  Ptr sur FAT   Sauvegarde de la FAT Si erreur de disque, sort Clôture du fichier effectuée	E6DE 10 9E ED E6E1 8D 6F E6E3 25 9D E6E5 D7 F6 E6E7 17 FF 78 E6EC 10 9E E9 E6EF 8E 00 04 E6F2 E6 A4 E6F4 27 20	LDY <\$ED BSR \$E752 BCS \$E682 STB <\$F6 LBSR \$E662 BCS \$E663 LDY <\$E9 LDX #\$0004 LDB ,Y BEQ \$E716	Bloc libre   dans la FAT ? Non, sort avec erreur Stocke le numéro de bloc Charge ler secteur catalogue Si erreur, sort Pointeur sur buffer catalogue Nombre d'entrées par secteurs   Si l'entrée est effacée,   prend la place.
E656 9F 4F S: E658 86 02 Li E65A 20 0C Bi	LDX <\$ED TTX <\$4F LDA #\$02 BRA \$E668	Ptr sur buffer de FAT   initialisé   Secteur 2 demandé   Charge la FAT	E6F6 86 05 E6F8 C1 FF E6FA 27 1A E6FC 31 A8 20 E6FF 30 1F E701 26 EF E703 0C 4C E705 96 4C	LDA #\$05 CMPB #\$FF BEQ \$E716 LEAY \$20,Y LEAX -\$01,XX BNE \$E6F2 INC \$4C LDA \$4C	Code d'erreur Disque plein Si l'entrée est libre, prend la place. Si toujours pas d'entrée trouvée, passe à l'entrée suivante. Si tous les secteurs de catalogue ont été passés
E65C 97 E5 S	STA <\$E5	Ecrit code dans DKSTA	E707 81 10	CMPA #\$10	en revue,

E709 22 07 BHI E70B 17 F8 F6 LBSR E70E 86 03 LDA E710 20 D8 BRA E712 86 05 "disque E712 86 05 BRA	\$E712   erreur Disque Plein \$E004   Charge secteur suivant #\$03   Code "erreur d'entrée-sortie" \$E6EA   Boucle avec ou sans erreur e plein" #\$05   Code "disque plein" \$E6E3   Sort avec erreur	E75A 10 22 FE FE LBHI \$E65C   sort avec erreur
Mise à jour du fichier E716 9B E7 LDX E718 D6 F0 LDB E71A C1 03 CMPB E71C 26 04 BME E71E 30 8D FE EA LEAX E722 C6 0A LDB E724 A6 85 LDA E724 A5 85 LDA E726 A7 A5 STA	<pre> &lt;\$E7  &lt;\$F0 #\$03  \$E502  \$E60C,PCR  B,X  B,Y  Recopie le nom de fichier dans le cataloque    SET</pre>	276
E729 2C F9 BGE E72B 96 EB LDA E72D A7 2B STA E72F 96 EC LDA E731 D6 F6 LDB E733 ED 2C STD E735 16 FF 3B LBRA	\$E724  <\$EB   Recopie du type de fichier  \$0B,Y   dans le catalogue  <\$EC   Recopie du flag de fichier  <\$F6   et du numéro de bloc  \$0C,Y   courant dans le catalogue  \$E673   Sauve le secteur de catalogue	Effacement du fichier courant E77C A6 2D LDA \$0D,Y E77E 97 F6 STA <\$F6   sélectionné E780 6F A4 CLR ,Y Elimine le nom du fichier E782 17 FE EE LBSR \$E673 Ecrit le secteur catalogue E785 25 8D BCS \$E714 Si erreur disque, sort E787 10 9E ED LDY <\$ED   E78A D6 F6 LDB <\$F6 Efface
Allocation d'um bloc E738 D6 F6 LDB Recherche chromatique d' E73A C1 28 CMPB E73C 22 0E BHI E73E 5D TSTB E73F 27 11 BEQ E741 A6 A5 LDA E743 81 FF CMPA	<pre> &lt;\$F6 Bloc de départ 'un bloc libre dans la FAT #40 \$E74C   Si bloc &gt; à 40, ajuste l'offset du bloc   Si le bloc 0 est atteint, recherche par symétrie B,Y   Si a place #\$FFF   est libre,</pre>	E78C 5C INCB E78D A6 A5 LDA B,Y tous les blocs E78F 6F A5 CLR B,Y du fichier E791 6A A5 DEC B,Y courant E793 1F 89 TFR A,B répertoriés E795 81 C0 CMPA #\$C0 dans la FAT E797 25 F3 BLO \$E78C E799 20 DE BRA \$E779 Sortie sans erreur
E745 27 2D BEQ E747 5A DECB E748 C1 28 CMPB E74A 23 F2 BLS E74C CB 02 ADDB E74E C1 51 CMPB E750 20 ED BRA	#817   Sort   Dier,   #40   Décrémente le bloc   #40   d'office, mais si le bloc   \$E73E   est > à 40, rajoute 2 pour   #81   Au-delà du dernier bloc ? \$E73F   Boucle pour test   d'un bloc libre dans la FAT   Offset pour test à 0   40,Y   Position en milieu de FAT   #805   Code "erreur disque plein"   #40   Si dernier test,	Initialisation d'un opération sur un bloc

Identificateur de RomDisk (IDDSIK)	,	E09E A6 8D 07 43	LDA	\$E7E5,PCR	1
E000 51 FCC "Q"	Contrôleur QDD	E0A2 84 7F	ANDA	#\$7F	Désactive commutation ROM
	Fat de 40 octets Simple densité	E0A4 A7 8D 07 3D E0A8 96 81	STA LDA	\$E7E5,PCR <\$81	Rétablit commutation
E003 34 FCB \$34	Checksum de l'identificateur	EOAA A7 8D 07 39 EOAE 39	STA RTS	\$E7E7,PCR	de page initiale
Indirections standard sur les opérations				1 1	
	Fonctions standard Lancement du boot	Verification du EOAF 34 44	Checksum PSHS	ide l'IDDISK en l U,B	banque 1 (présence contrôleur)
E00A 17 00 30 LBSR \$E03D I	Formatage	E0B1 5F E0B2 33 8D FF 4D	CLRB LEAU	\$E003, PCR	Efface le résultat   Limite de lecture
E00D 17 00 2D LBSR \$E03D (	Chargement de la FAT	E0B6 34 40	PSHS	Ū	en pile
	Ouverture d'un fichier Effacement d'un fichier	EOB8 33 5D EOBA 17 FF 6B	LEAU LBSR	-\$03,U \$E028	Ajuste ptr sur IDDISK Ajoute caractère suivant
E016 17 00 24 LBSR \$E03D I	Ecriture d'un secteur Création d'un fichier	EOBD 11 A3 E4 EOCO 26 F8	CMPU BNE	,S \$E0BA	Si pas le 3ème caractère d'identification, suivant
E01C 17 00 1E LBSR \$E03D	Allocation d'un bloc	EOC2 32 62	LEAS	\$02,S	Rétablit la pile
	Initialise opération sur bloc Clôture d'écriture	E0C4 CB 55 E0C6 34 04	ADDB PSHS	#\$55 B	Ajoute checksum de départ
Indirections standard sur les opérations p	physiques (suite)	EOC8 5F	CLRB		Efface le résultat
	Fonction standard (nº réel)	E0C9 17 FF 5C E0CC E1 E0	LBSR CMPB	\$E028 ,S+	Lit le checksum en banque 1
Routine pour calcul du checksum de l'IDDS: E028 8D 0F BSR \$E039	IK de la banque 1 Commute sur banque 1	EOCE 35 44 EODO 27 02	PULS BEO	B,U \$EOD4	Si checksum correct, sort
E02A EB CO ADDB ,U+	Calcul partiel du checksum	E0D2 43	COMA	¥2021	Erreur dans CC
E02C 20 04 BRA \$E032 F	Rétablit banque 0	EOD3 39 Sortie si checks	RTS sum de l'	IDDISK correct	
Exécute une routine en banque 1 moniteur E02E 8D 09 BSR \$E039	Commute sur banque 1	EOD4 4F EOD5 39	CLRA RTS		Pas d'erreur dans CC
E030 AD 5D JSR -\$03,U	Exécution de la routine			A1	Į
E032 86 00 LDA #\$00 E034 A7 8D 07 A4 STA \$E7DC,PCR	Rétablit banque 0 de la ROM	Routine de reset EOD6 34 34	du cont PSHS	röleur Y,X,B	
E038 39 RTS	'	EOD8 17 01 41 EODB 8D 4D	LBSR BSR	\$E21C \$E12A	Initialise registres Init registres disque
Commute sur la banque 1 de la ROM moniteur		EODD 8D DO	BSR	\$E0AF	Vérifie checksum IDDISK
	Banque ROM 1 demandée Commute banque ROM	EODF 25 42 EOE1 5F	BCS CLRB	\$E123	Si erreur, simple densité Efface le caractère
		E0E2 33 8D FF 1A E0E6 17 FF 3F	LEAU LBSR	\$E000,PCR \$E028	Ptr sur ler caractère IDDISK
Programme d'exécution des 9 premières ind: E03D 34 4B PSHS U,DP,A,CC		E0E9 C1 51	CMPB	# ' Q	Lit le caractère en banque 1   Si pas caractère Q,
	Gel des interruptions Récupère le PC en pile	EOEB 26 09 EOED 33 8D 00 3C	BNE LEAU	\$E0F6 \$E12D,PCR	reset lecteur
E043 17 01 DA LBSR \$E220 I	Fixe le DP	E0F1 17 FF 3A	LBSR	\$E02E	Exécute en banque 1
E046 96 48 LDA <\$48 I E048 81 01 CMPA #\$01	Lit commande   Si pas reset contrôleur	E0F4 20 2D E0F6 33 8D FF 0D	BRA LEAU	\$E123 \$E004+\$0003.PCR	Active simple densité Ptr sur fonctions standard
E04A 26 13 BNE \$E05F	demandé, passe	E0FA 86 01	LDA	#\$01	Reset contrôleur
E04C 34 40 PSHS U E04E 33 8D FF B5 LEAU \$E007,PCR		EOFC 97 48 EOFE 17 FF 2D	STA LBSR	<\$48 \$E02E	demandé Exécute reset en banque 1
E052 11 A3 E4 CMPU ,S E055 35 40 PULS U	Si pas fonction standard demandé, passe	E101 5F E102 33 8D FE FC	CLRB LEAU	\$E002,PCR	Efface le caractère Ptr sur 3ème caractère IDDISK
E057 26 06 BNE \$E05F	demande, passe	E106 17 FF 1F	LBSR	\$E028	Lit le caractère en banque 1
Reset du contrôleur E059 8D 30 BSR \$E08B (	Commute banque ROM	E109 C1 44 E10B 26 16	CMPB BNE	#'D \$E123	Si pas caractère D, active simple densité
E05B 8D 79 BSR \$E0D6 I	Reset du contrôleur	E10D 86 04	LDA	#\$04	Force en
E05D 20 20 BRA \$E07F S	Sort du programme	E10F 97 48 E111 33 8D FE F2	STA LEAU	<\$48 \$E004+\$0003,PCR	simple densité Ptr sur fonctions standard
	Lit numéro de lecteur Si pas 0, passe	E115 17 FF 16 E118 86 20	LBSR LDA	\$E02E #\$20	Exécute en banque 1   Recherche de la piste 0
E063 AD C9 01 3B JSR \$013B,U I	Exécute l'opération en \$E142	E11A 97 48	STA	<\$48	demandée
	Eteint le moteur Sort du programme	E11C 17 FF 0F E11F 86 01	LBSR LDA	\$E02E #\$01	Éxécute en banque 1   Rétablit mot de commande
Exécution si pas lecteur 0	-	E121 97 48	STA	<\$48	de reset
	Commute banque ROM Vérifie checksum IDDISK	E123 86 43 E125 97 4E	LDA STA	#'C <\$4E	Active la simple densité
	Si ok, passe Code "lecteur non prêt"	E127 4F E128 35 B4	CLRA	B,X,Y,PC	Pas d'erreur dans CC
E074 97 4E STA <\$4E I	Fixe l'erreur	E120 33 B4	PULS	В,А,1,РС	
	Erreur dans CC Sort du programme	E12A CC 01 16	LDD	#\$0116	
E079 OA 49 DEC <\$49	Ajuste nº de lecteur	E12D ED 84	STD	, X	
	Exécute en banque 1 Rétablit n° de lecteur	E12F CC 00 3A E132 ED 84	LDD STD	#\$003A ,X	
Sortie du programme		E134 CC 02 30 E137 ED 84	LDD STD	#\$0230	
E081 35 02 PULS À I	Rétablit page initiale Récupère CC	E139 86 03	LDA	,X #\$03	
	Rétablit CC Bit d'erreur dans CC	E13B A7 84 E13D 86 80	STA LDA	,X #\$80	
E086 35 4A PULS A,DP,U	Rétablit	E13F A7 08	STA	\$08,X	
E088 32 62 LEAS \$02,S E08A 39 RTS	la pile	E141 39	RTS		
	1				physiques pour lecteur 0
Passe en page de ROM moniteur E08B 96 81 LDA <\$81	Passe en	E142 16 00 CF E145 16 00 59	LBRA LBRA	\$E214 \$E1A1	Fonctions standard Lancement du boot
E08D 8A 10 ORA #\$10 E08F A7 8D 07 54 STA \$E7E7,PCR	commutation de page directe	E148 16 03 21	LBRA	\$E46C	Formatage logiques pour lecteur 0
E093 A6 8D 07 4E LDA \$E7E5,PCR		E14B 16 05 15	LBRA	\$E663	TOGINATOR POUT TECCEUT O
E097 8A 80 ORA #\$80 E099 A7 8D 07 48 STA \$E7E5,PCR	Active commutation de ROM	E14E 16 05 3F E151 16 06 3A	LBRA LBRA	\$E690 \$E78E	
E09D 39 RTS	'	E154 16 05 2C	LBRA	\$E683	
Rétablit page initiale		E157 16 05 94 E15A 16 05 EC	LBRA LBRA	\$E6EE \$E749	
	•				

				E218	8  8D 10	BSR	\$E22A	Exécute l'opération
E15D 34 7F E15F 1A 50	PSHS ORCC	U,Y,X,DP,B,A,C0 #\$50	G   Gel des interruptions	E21A		PULS	B,X,Y,PC	
E161 17 00 B8 E164 86 03	LBSR LDA	\$E21C #\$03	Initialise registres	E21C	Initialise les :	registre: LEAX	\$E7D0,PCR	Ptr sur registres disque
E166 34 02 E168 96 48	PSHS LDA	A <\$48	maximum Lit commande moniteur	E220 E222	34 06	PSHS TFR	B,A PC,D	PC dans CC
E16A 31 8D 02 4A E16E 85 02	LEAY BITA	\$E3B8,PCR #\$02	Vecteur sur lecture secteur   Si lecture d'un secteur	E224 E226	84 70	ANDA TFR	#\$70 A,DP	Initialise le DP   MO=\$20 TO=\$60
E170 26 0A E172 31 8D 01 51	BNE LEAY	\$E17C \$E2C7,PCR	demandée, exécute opération   Vecteur sur écriture secteur		35 86	PULS	A,B,PC	100 420 10 400
E176 85 08 E178 26 02	BITA BNE	#\$08 \$E17C	Si écriture d'un secteur   demandée, exécute opération	E22A	Exécution des o	pération: LDA	s standard #\$03	3 tentatives
E17A 20 18	BRA	\$E194	Sortie avec erreur	E22C	34 02	PSHS	A	maximum Lit mot de commande moniteur
E17C DE 4A E17E 34 40	LDU PSHS	<\$4A U	Protège le registre   de piste	E22E E230	31 8D FE A2	LDA LEAY	<\$48 \$E0D6,PCR	Vecteur sur reset contrôleur
E180 OF 4E E182 AD A4	CLR JSR	<\$4E ,Y	Efface le code d'erreur Exécute l'opération	E234 E236	5 26 18	BITA BNE	#\$01 \$E250	Si reset contrôleur   demandé, exécute opération
E184 35 40 E186 DF 4A	PULS STU	U <\$4A	Restaure le registre de piste	E238 E23C	85 02	LEAY BITA	\$E3B3,PCR #\$02	Vecteur sur lecture secteur
E188 24 0B E18A 96 4E	BCC LDA	\$E195 <\$4E	Si pas d'erreur, sort Lit code d'erreur moniteur	E23E E240	31 8D 00 7F	BNE LEAY	\$E250 \$E2C3,PCR	demandée, exécute opération Vecteur sur écriture secteur
E18C 85 51 E18E 26 05	BITA BNE	#\$51 \$E195	Si erreur contrôleur/   lecteur/protection, passe	E244 E246		BITA BNE	#\$08 \$E250	Si écriture secteur demandée, exécute opération
E190 6A E4 E192 26 D6	DEC BNE	,S \$E16A	Tentative suivante	E248 E24C		LEAY BITA	\$E273,PCR #\$E4	Sortie sans erreur   Si pas de commande,
E194 53 E195 35 02	COMB PULS	A	Erreur dans CC Rétablit la pile	E24E E250		BEQ LDU	\$E270 <\$4A	erreur Protège numéro
E197 17 01 1E E19A 35 02	LBSR PULS	\$E2B8 A	Eteint le moteur Récupère CC	E252 E254		PSHS LDU	U <\$4C	de piste   Protège numéro
E19C 1E 8A E19E 44	EXG LSRA	A,CC	Restaure CC Bit d'erreur dans CC	E256 E258	34 40	PSHS CLR	U <\$4E	de secteur Efface code d'erreur moniteur
E19F 35 FE	PULS	A,B,DP,X,Y,U,PO		E25A E25C	AD A4	JSR PULS	, Y U	Exécute l'opération
Lancement du boo	t LBSR	\$E21C	Initialise registres	E25E E260	DF 4C	STU PULS	<\$4C U	de secteur Restaure numéro
E1A4 17 FF 2F	LBSR BSR	\$E0D6	Reset du contrôleur	E262 E264	DF 4A	STU	<\$4A	de piste
E1A9 25 44	BCS	\$E1F5 \$E1EF	Teste présence disquette Si erreur, lance application	E266	96 4E	BCC LDA	\$E271 <\$4E	Si pas d'erreur, sort Lit code d'erreur
E1AB 86 03 E1AD 34 02	LDA PSHS	#\$03 A	3 tentatives   maximum	E268 E26A	26 05	BITA BNE	#\$51 \$E271	Si erreur contrôleur/   lecteur/protection, sort
E1AF 0F 4A E1B1 10 8E 07 01	CLR LDY	<\$4A #\$0701	Lecture piste 7 secteur 1	E26C E26E	26 BE	DEC BNE	,S \$E22E	Tentative suivante
E1B5 10 9F 4B E1B8 31 8D 80 C3	STY LEAY	<\$4B \$627F,PCR	Limite de décodage boot	E270 E271	) 53 . 35 82	COMB PULS	A,PC	Erreur dans CC
E1BC 30 8D 80 40 E1CO 9F 4F	LEAX STX	\$6200,PCR <\$4F	Ptr su buffer de boot Init ptr sur secteur				mmande que reset	/lecture/écriture
E1C2 34 30 E1C4 30 8D 06 08	PSHS LEAX	Y,X \$E7D0,PCR	 Ptr registres disque	E273 E274		CLRA RTS		Pas d'erreur dans CC
E1C8 17 01 E8 E1CB 17 00 EA	LBSR LBSR	\$E3B3 \$E2B8	Lit le secteur QDD Eteint le moteur	E275	5 86 C4	LDA	#\$C4	
E1CE 35 30 E1DO 25 18	PULS BCS	X,Y \$E1EA	Si erreur, essai suivant	E277 E278		DECA BNE	\$E277	
E1D2 34 20 E1D4 86 55	PSHS LDA	Y #\$55	   Valeur départ checksum	E27A E27B	3 26 F8	DECB BNE	\$E275	
E1D6 6A 84 E1D8 63 84	DEC COM	, X , X	Décode la donnée	E27D	39	RTS		
E1DA AB 80 E1DC AC E4	ADDA CMPX	,X+ ,S	Calcule le checksum   Si pas fin décodage,	E27E E280		LDA STA	#\$73 ,X	
E1DE 26 F6 E1E0 32 63	BNE LEAS	\$E1D6 \$03,S	donnée suivante Rétablit l pile	E282 E284		LDA STA	#\$B3 ,X	
E1E2 A1 84 E1E4 26 09	CMPA BNE	,X \$E1EF	Si checksum incorrect, lance l'application	E286 E287	4F	CLRA STA	\$08,X	
E1E6 6E 8D 80 16 Sortie si erreur	JMP	\$6200,PCR	Sinon, exécute le boot	E289		RTS	1	
E1EA 35 02 E1EC 4A	PULS DECA	A	Rétablit la pile   Tentative	E28A E28C	A 86 73 C A7 84	LDA STA	#\$73 ,X	
E1ED 26 BE E1EF 0F 80	BNE CLR	\$E1AD <\$80	suivante Flag "contrôleur absent"	E28E	86 80 A7 08	LDA STA	#\$80 \$08,X	
E1F1 6E 9F 00 1E	JMP	[\$001E]	Lance l'application à froid		39	RTS	400/11	
Teste de présenc E1F5 A6 08	e de la LDA	disquette \$08,X	Lit status		8 BD F9 8 BD 05	BSR BSR	\$E28E \$E29C	
E1F7 84 40 E1F9 27 05	ANDA BEQ	#\$40 \$E200	Si lecteur présent,   sort sans erreur	E297	86 43 A7 84	LDA STA	#\$43 ,X	
E1FB 86 10 E1FD 16 01 E5	LDA LBRA	#\$10 \$E3E5	Code "lecteur non prêt" Sort avec erreur	E29B		RTS	, 11	
Sortie si pas d' E200 4F		0000	Pas d'erreur dans CC		86 F3 A7 84	LDA STA	#\$F3 ,X	
E200 4F E201 39	RTS		ras u erreur uans cc	E2A0		RTS	, A	
Test de la prote E202 CC 02 20					A6 08 3 2A 0A	LDA	\$08,X \$E2AF	
E205 ED 84	LDD STD	#\$0220 ,X	T/b -b-b	E2A5	8D 09	BPL BSR	\$E2B0	
E207 A6 84 E209 85 10	LDA BITA	,X #\$10	Lit status   Si pas bit "Disk Protect",	E2A9	7 A6 08 9 2B FC	LDA BMI	\$08,X \$E2A7	l m
E20B 27 05 E20D 86 01	BEQ LDA	\$E212 #\$01	sort sans erreur Code "disquette protégée"	E2AD	3 C6 A0 3 8D C6	LDB BSR	#\$A0 \$E275	Temporisation de   158 ms
E20F 16 01 D3		\$E3E5 protégée	Sort avec erreur	E2AF		RTS		
E212 4F E213 39	CLRA RTS		Pas d'erreur dans CC	E2B1	) 4F . A7 84	CLRA STA	, X	
Routine d'exécut			ard	E2B5	8 86 7A 5 A7 01	LDA STA	#\$7A \$01,X	
E214 34 34 E216 8D 04	PSHS BSR	Y,X,B \$E21C	 Initialise registres	E2B7	39	RTS		

Eteint le moteur			E371	8D 06	BSR	\$E379	Ajoute l'offset
E2B8 34 07 PSHS E2BA CC 00 3A LDD	B,A,CC #\$003A	Bits pour extinction moteur	E373 E375		ADDD STD	<\$4A <\$4C	de secteur
E2BD ED 8D 05 0F STD E2C1 35 87 PULS	\$E7D0,PCR CC,A,B,PC	Active la commande	E377 E378	4F 39	CLRA RTS		Pas d'erreur dans CC
Routine pour écriture d' E2C3 8D 25 BSR		Calquia garragnandangag	E379 E37B	Calcul de l'offs 90 4B 3D	SUBA MUL	epart du secteur <\$4B	Calcul de   l'offset
E2C3 8D 25 BSR E2C5 25 22 BCS E2C7 17 FF 38 LBSR	\$E2EA \$E2E9 \$E202	Calcule correspondances Si erreur, sort Teste protection disquette	E37C E37E	DD 4A	STD LDD	<\$4A <\$4C	de secteur   Récupère numéro réel
E2CA 25 1D BCS E2CC 17 FF 26 LBSR	\$E2E9 \$E1F5	Si erreur, sort Teste présence disquette	E380	39	RTS	V IC	
E2CF 25 18 BCS E2D1 8D DD BSR	\$E2E9 \$E2B0	Si erreur, sort	E381	Sauve le secteur OF 4A	sur le	QDD <\$4A	Efface registre pour checksum
E2D3 8D CC BSR E2D5 17 01 49 LBSR	\$E2A1 \$E421	Recherche le secteur	E383 E385	C6 0A 86 16	LDB LDA	#\$0A #\$16	10 caractères à écrire Valeur pour espace
E2D8 25 OF BCS E2DA 8D A2 BSR E2DC DE 4F LDU	\$E2E9 \$E27E	Si introuvable, sort	E387 E389 E38A	8D 1D 5A 26 F9	BSR DECB BNE	\$E3A6 \$E385	Sauve espace Pour les 10
E2DC DE 4F LD0 E2DE 17 00 A0 LBSR E2E1 C6 62 LDB	<\$4F \$E381 #\$62	Ptr buffer secteur Sauve le secteur	E38C E38E	86 5A 97 4A	LDA STA	#\$5A <\$4A	espaces   Initialise la valeur   de départ checksum
E2E3 5A DECB E2E4 26 FD BNE	\$E2E3		E390 E392	8D 14	BSR LDB	\$E3A6 #\$80	Sauve marquage secteur 128 caractères à écrire
E2E6 8D A2 BSR E2E8 4F CLRA	\$E28A	Pas d'erreur dans CC	E394 E396	9B 4A	LDA ADDA	,U <\$4A	Lit le caractère   Calcule le
E2E9 39 RTS	3		E398 E39A	97 4A A6 C0	STA LDA	<\$4A ,U+	checksum Relit le caractère
Calcul des correspondanc E2EA 96 4C LDA E2EC 27 19 BEQ	es des pistes et <\$4C \$E307	Lit numéro de secteur	E39C E39E E39F		BSR DECB BNE	\$E3A6 \$E394	Sauve le caractère   Pour les 128   caractères
E2EE 81 10 CMPA E2F0 22 15 BHI	#\$10 \$E307	ou supérieur à 16, erreur de contrôleur	E3A1 E3A3	96 4A	LDA BSR	<\$4A \$E3A6	Lit le checksum secteur Sauve le checksum secteur
E2F2 C6 04 LDB E2F4 3D MUL	#\$04	Sinon, force l'entrelacement des	E3A5	39	RTS		
E2F5 DD 4C STD			E3A6	Sauve un caractè	PSHS	A	_[,
E2F7 96 4B LDA E2F9 81 02 CMPA E2FB 23 19 BLS	<\$4B #\$02 \$E316	Selon que le numéro de   piste va de 0 à 2   ou	E3A8 E3AA E3AC		LDA BITA BEQ	,X #\$40 \$E3A8	Lit status Attend fin de transmission
E2FD C6 40 LDB E2FF 81 14 CMPA	#\$40 #\$14	de   3 à 19	E3AE E3B0	35 02 A7 01	PULS	A \$01,X	   Ecrit le caractère
E301 25 09 BLO E303 81 18 CMPA	\$E30C #\$18	ou de 20 à 24,	E3B2		RTS	1.	
E305 23 4D BLS E307 86 40 LDA	\$E354 #\$40	calcul de sect. différent   Hors champ, sort avec	E3B3	Routine de lectu 17 FF 34	LBSR	\$E2EA	Calcule correspondances
E309 16 00 D9 LBRA E30C 81 08 CMPA E30E 23 5F BLS	\$E3E5 #\$08 \$E36F	erreur de contrôleur   Selon que le numéro de   piste va de 3 à 8	E3B6 E3B8 E3BB	25 16 17 FE 3A 25 11	BCS LBSR BCS	\$E3CE \$E1F5 \$E3CE	Si erreur, sort Teste présence disquette Si erreur, sort
E310 81 0E CMPA E312 23 52 BLS	#\$0E \$E366	ou de 9 à 14 ou de 15 à 19,	E3BD E3C0	17 FE FO 17 FE DE	LBSR LBSR	\$E2B0 \$E2A1	of circuit soit
E314 20 47 BRA E316 81 00 CMPA	\$E35D #\$00	calcul de sect. différent   Selon que le numéro de	E3C3 E3C6	17 00 5B 25 06	LBSR BCS	\$E421 \$E3CE	Recherche le secteur Si introuvable, sort
E318 27 12 BEQ E31A 81 01 CMPA	\$E32C #\$01	piste est égal à 0 ou égal à 1	E3C8 E3CA	DE 4F 8D 1D	LDU BSR	<\$4F \$E3E9	Ptr buffer secteur Lecture du secteur
E31C 27 07 BEQ Piste 2 E31E DC 4C LDD	\$E325 <\$4C	calcul de sect. différent   Numéro de piste = 2	E3CC E3CE	8D 01 39	BSR RTS	\$E3CF	Teste si erreur
E320 83 00 02 SUBD E323 20 50 BRA	#\$0002 \$E375	alors Sect=(Sect*4)-2 Stocke numéro et sort	E3CF E3D1	C5 04 26 10	BITB BNE	#\$04 \$E3E3	
Piste 1 E325 DC 4C LDD	<\$4C	Numéro de piste = 1	E3D3 E3D5		BITB	#\$08 \$E3E0	
E327 C3 01 3D ADDD E32A 20 49 BRA Piste 0	#\$013D \$E375	alors Sect=(Sect*4)+317 Stocke numéro et sort	E3D7 E3D9 E3DB	C5 10 26 02 4F	BITB BNE CLRA	#\$10 \$E3DD	Pas d'erreur dans CC
E32C DC 4C LDD E32E 10 83 00 10 CMPD	<\$4C #\$0010	Si le numéro de piste est égal à 0 et selon que le			RTS		ras u effeur dans cc
E332 23 11 BLS E334 10 83 00 20 CMPD	\$E345 #\$0020	numéro de secteur va de 1 à 4 ou de 5 à 8		Erreur de secteu 86 04	LDA	#\$04	Code "erreur de secteur"
E338 23 10 BLS E33A 10 83 00 30 CMPD E33E 23 0F BLS	\$E34A #\$0030 \$E34F	ou de 9 à 12, calcul de sect. différent		7D Erreur sur les d 86 08	FCB lonnées LDA	\$7D >TST \$ #\$08	8608 Code "erreur sur données"
E340 C3 01 50 ADDD E343 20 30 BRA	#\$0150 \$E375	Si piste=0 et 13<=Sect<=16   alors Sect=(Sect*4)+336	E3E2		FCB	\$7D >TST \$	
E345 C3 01 7D ADDD E348 20 2B BRA	#\$017D \$E375	Si piste=0 et 1<=Sect<=4   alors Sect=(Sect*4)+381	E3E3	86 02 Fixe l'erreur	LDA	#\$02	Code "erreur de piste"
E34A C3 01 6F ADDD E34D 20 26 BRA	#\$016F \$E375	Si piste=0 et 5<=Sect<=8   alors Sect=(Sect*4)+367	E3E7		STA COMA	<\$4E	Fixe l'erreur moniteur Erreur dans CC
E34F C3 01 5E ADDD E352 20 21 BRA Piste 20, 21, 22, 23 et	#\$015E \$E375 24	Si piste=0 et 9<=Sect<=12   alors Sect=(Sect*4)+350	E3E8	Lecture du secte	RTS		
E354 80 14 SUBA E356 8D 23 BSR	#\$14 \$E37B	Si le numéro de piste va de   20 à 24, la formule de	E3E9	C6 1E	LDB LBSR	#\$1E \$E293	
E358 83 00 03 SUBD E35B 20 16 BRA	#\$0003 \$E373	calcul de secteur est (Sect*4)+((Piste-20)*64)-3	E3F0	81 5A	BSR CMPA	\$E41A #\$5A	Charge un caractère   Si pas marquage
Pistes 15, 16, 17, 18 et E35D 86 14 LDA	#\$14	Si le numéro de piste va de	E3F2 E3F4	5A	BEQ DECB	\$E400	identificateur, passe
E35F 8D 18 BSR E361 83 00 02 SUBD E364 20 0D BRA	\$E379 #\$0002 \$E373	15 à 19, la formule de calcul de secteur est (Sect*4)+((20-Piste)*64)-2	E3F5 E3F7 E3F9	C6 04	BNE LDB RTS	\$E3FA #\$04	Code "erreur de secteur"
Pistes 9, 10, 11, 12, 13 E366 86 0E LDA		Si le numéro de piste va de	E3FA	81 16	CMPA	#\$16	Si pas espace,
E368 8D 0F BSR E36A 83 00 01 SUBD	\$E379 #\$0001	9 à 14, la formule de calcul de secteur est	E3FC E3FE		BNE BRA	\$E3EB \$E3EE	recherche suivante Caractère suivant
E36D 20 04 BRA Pistes 3, 4, 5, 6, 7 et		(Sect*4)+((14-Piste)*64)-1	E400		STA LDB	<\$4A #880	Initialise départ checksum
E36F 86 08 LDA	#\$08	Entrée pour 3<=Piste<=8	14UZ	C6 80	מתח	#\$80	128 caractères à charger

Contrôleur externe CQ90-028		
E404 8D 14 BSR \$E41A	Charge un caractère	E4B2 33 8D 01 53 LEAU \$E609,PCR Ptr sur série espaces
E406 A7 C0 STA ,U+ E408 9B 4A ADDA <\$4A	Ecrit le caractère   Ajourne le	E4B6 A6 C0 LDA ,U+ Lit le caractère E4B8 17 FE EB LBSR \$E3A6 Sauve le caractère
E40A 97 4A STA <\$4A E40C 5A DECB	checksum   Pour les 128	E4BB 5A DECB Pour les 18 E4BC 26 F8 BNE \$E4B6 caractères
E40D 26 F5 BNE \$E404 E40F 8D 09 BSR \$E41A	caractères Charge un caractère	Ecriture de l'identificateur de secteur E4BE 86 A5 LDA #\$A5 Valeur départ checksum
E411 91 4A CMPA <\$4A	Si checksum correct,	E4CO 97 4A STA <\$4A Init valeur départ checksum
E413 27 03 BEQ \$E418 E415 C6 08 LDB #\$08	sort Code "erreur sur données"	E4C2 96 4C LDA <\$4C Lit poids fort no secteur E4C4 9B 4A ADDA <\$4A   Ajourne le
E417 39 RTS Sortie si pas d'erreur de lecture		E4C6 97 4A STA <\$4A   checksum E4C8 96 4C LDA <\$4C Lit poids fort n° secteur
E418 5F CLRB E419 39 RTS	Pas d'erreur	E4CA 17 FE D9 LBSR \$E3A6 Sauve le caractère E4CD 96 4D LDA <\$4D Lit poids faible n° secteur
Lit un caractère sur la piste	I	E4CF 9B 4A ADDA <\$4A Ajourne le
E41A A6 84 LDA ,X	Attend fin de	E4D3 96 4D LDA <\$4D Lit poids faible no secteur
E41C 2A FC BPL \$E41A E41E A6 01 LDA \$01,X	transmission Lit le caractère	E4D5 17 FE CE LBSR \$E3A6 Sauve le caractère E4D8 96 4A LDA <\$4A Lit le checksum
E420 39 RTS		E4DA 17 FE C9 LBSR \$E3A6 Sauve le caractère E4DD DC 4C LDD <\$4C Lit nº de secteur courant
Recherche du secteur sur la piste E421 5F CLRB		E4DF 10 83 00 05 CMPD #\$0005 Si secteur de FAT, E4E3 27 0F BEQ \$E4F4 traitement spécial
E422 OF 4A CLR <\$4A	Efface valeur checksum	E4E5 DE 4F LDŪ <\$4F Ptr sur buffer de secteur
E427 A6 08 LDA \$08,X		Augmentation du compteur de secteur
E429 2B 33 BMI \$E45E E42B A6 84 LDA ,X	Attend fin de	E4E9 DC 4C         LDD         <\$4C         Numéro secteur courant           E4EB 7D         FCB         \$7D         >TST \$4F5F
E42D 2A F8 BPL \$E427 E42F A6 01 LDA \$01,X	transmission Charge le caractère	E4EC 4F CLRA Numéro de secteur E4ED 5F CLRB à 0
E431 81 A5 CMPA #\$A5 E433 27 06 BEQ \$E43B	Si identificateur trouvé,	E4EE C3 00 01 ADDD #\$0001 Numéro de secteur + 1 E4F1 DD 4C STD <\$4C Mémorise numéro de secteur
E435 81 16 CMPA #\$16 E437 27 F2 BEQ \$E42B	Si espace trouvé,   caractère suivant	E4F3 39 RTS
E439 20 E9 BRÃ \$E424	Nouvelle recherche	E4F4 33 8D 00 91 LEAU \$E589,PCR Ptr sur image de FAT
E43B 97 4A STA <\$4A E43D 8D DB BSR \$E41A	Sauve départ checksum Charge un caractère	E4F8 17 FE 86 LBSR \$E381 Sauve le secteur Secteur suivant à formater
E43F 91 4C CMPA <\$4C E441 26 DF BNE \$E422	Si pas poids for secteur, nouvelle recherche	E4FB 8D EC BSR \$E4E9 Augmente nº de secteur E4FD 10 83 01 91 CMPD #\$0191   Si pas secteur 401,
E443 9B 4A ADDA <\$4A E445 97 4A STA <\$4A	Ajourne le   checksum	E501 26 AD   BNE
E447 8D D1 BSR \$E41A E449 91 4D CMPA <\$4D	Charge un caractère   Si pas poids faible sect.,	E505 17 FD 6D LBSR \$275 de 987 μs
E44B 26 D5 BNE \$E422	nouvelle recherche	E50B A6 08 LDA \$08,X
E44D 9B 4A ADDA <\$4A E44F 97 4A STA <\$4A	Ajourne checksum	E50D 2A FC BPL \$E50B E50F 17 FD 8F LBSR \$E2A1
E451 8D C7 BSR \$E41A E453 91 4A CMPA <\$4A	Charge un caractère   Si checksum correct,	E512 17 FD 7E
E455 27 05 BEQ \$E45C E457 86 04 LDA #\$04	sort Code "erreur de secteur"	E517 17 FD 5B LBSR \$E275   de 108570 μs E51A 8D DO BSR \$E4EC
E459 16 FF 89 LBRA \$E3E5 Sortie si secteur trouvé	Sort avec erreur	E51C 17 FF 02 LBSR \$E421 Recherche le secteur E51F 10 25 00 4D LBCS \$E570 Si introuvable, nouvel essai
E45C 4F CLRA	Pas d'erreur dans CC	E523 DC 4C LDD <\$4C Lit no du secteur courant
E45D 39 RTS		E525 10 83 00 05 CMPD #\$0005 Si secteur de E529 26 06 BNE \$E531 FAT, comparaison avec
E45E C1 01 CMPB #\$01 E460 27 F5 BEQ \$E457		E52B 33 8D 00 5A LEAU \$E589,PCR   1'image de FAT E52F 20 02 BRA \$E533
E462 34 04 PSHS B E464 17 FE 3A LBSR \$E2A1		E531 DE 4F LDU <\$4F Ptr buffer secteur E533 17 FD 5D LBSR \$E293
E467 35 04 PULS B E469 5C INCB		E536 17 FE E1 LBSR \$E41A Charge un caractère E539 81 5A CMPA #\$5A   Si identificateur secteur,
E46A 20 B6 BRA \$E422		E53B 27 06 BEQ \$E543 charge le secteur
Formatage de la disquette QDD		E53F 26 F2 BNE \$E533 caractère suivant
E46C 34 34 PSHS Y,X,B E46E 17 FD AB LBSR \$E21C	Initialise registres	E541 20 F3 BRA \$E536 Sinon, nouvelle recherche E543 97 4A STA <\$4A Initialise départ checksum
E471 DE 4A LDU <\$4A E473 34 40 PSHS U	Protège numéro de piste	E545 C6 80
E475 DE 4C LDU <\$4C E477 34 40 PSHS U	Protège numéro de secteur	E54A A1 C0 CMPA ,U+ Si caractère correct, E54C 27 07 BEQ \$E555 passe
E479 96 48 LDA <\$48 E47B 84 80 ANDA #\$80	Préserve vérification	E54E 86 04 LDÃ #\$04 Code "erreur de secteur" E550 97 4E STA <\$4E Fixe le code
E47D 97 48 STA <\$48 E47F 0F 4E CLR <\$4E	Efface code d'erreur	E552 43 COMA Erreur dans CC E553 20 1B BRA \$E570 Sort du programme
E481 17 FD 71 LBSR \$E1F5	Teste présence disquette	E555 9B 4A ADDA <\$4A Ajourne le
E484 25 03 BCS \$E489 E486 17 FD 79 LBSR \$E202	Si erreur, sort Test protection disquette	E557 97 4A STA <\$4A   checksum de secteur E559 5A DECB   Pour les 128
E489 10 25 00 EF LBCS \$E57C E48D 17 FC 9A LBSR \$E12A	Si erreur, sort	E55A 26 EB BNE \$E547   caractères E55C 17 FE BB LBSR \$E41A Charge un caractère
E490 8D 5A BSR \$E4EC E492 DE 4F LDU <\$4F	Initialise secteur courant Ptr buffer de secteur	E55F 91 4A CMPA <\$4A Si checksum incorrect, E561 26 EB BNE \$E54E erreur de secteur
E494 C6 80 LDB #\$80 E496 86 FF LDA #\$FF	128 octets Valeur pour remplissage	Secteur suivant à vérifier E563 8D 84 BSR \$E4E9 Augmente n° de secteur
E498 A7 C0 STA ,U+		E565 10 83 01 91 CMPD #\$0191   Si pas secteur 401,
E49A 5A DECB E49B 26 FB BNE \$E498	Remplit le secteur avec \$FF	E569 26 B1 BNE \$E51C   secteur suivant E56B 4F CLRA Pas d'erreur dans CC
E49D 86 01 LDA #\$01 E49F 34 02 PSHS A	1 tentative maximum	E56C 35 02
E4A1 A6 08 LDA \$08,X E4A3 2A FC BPL \$E4A1		E570 1E 8A EXG A,CC E572 6A E4 DEC ,S
E4A5 17 FD F9 LBSR \$E2A1 E4A8 17 FD D3 LBSR \$E27E		E574 10 26 FF 29 LBNE \$E4A1 E578 1E 8A EXG A,CC
E4AB C6 DC LDB #\$DC	Temporisation de	E57A 35 02 PULS A
Ecriture de l'amorce de secteur	217140 µs	E57F 35 40 PULS Ü Rétablit numéro
E4B0 C6 12 LDB #\$12	18 caractères à sauver	E581 DF 4C STU <\$4C   de secteur

Controleur exte	errie C	Q90-020						
E583 35 40 E585 DF 4A E587 35 B4	PULS STU PULS	U <\$4A B,X,Y,PC	Rétablit numéro   de piste	E66D E66E E66F	43	COMA COMA RTS		Erreur dans CC et rétablit code d'erreur
E58D FF FF FF FF E591 FF FF FF FF	FCB FCB FCB	\$00,\$FF,\$FF,\$FF \$FF,\$FF,\$FF,\$FF \$FF,\$FF,\$FF		E670 E671	Sortie sans erre 4F 39	eur CLRA RTS		Pas d'erreur dans CC
E595 FF FF FF FF E599 FF FF FF FF E590 FF FF FF FF E5A1 FF FF FF FF E5A2 FF FF FF FF E5A3 FF FF FF FF E5A5 FF FF FF FF E5A6 FF FF FF FF E5A6 FF FF FF FF E5B1 FF FF FF FF E5B2 FF FF FF FF E5B3 FF FF FF FF E5B3 FF FF FF FF E5B4 FF FF FF FF E5B5 FF FF FF FF E5B5 FF FF FF FF E5C5 FF FF E5C5 FF FF FF E5C5 FF E5C5 FF FF E5C5 FF FF E5C5 FF FF E5C5 FF E5C5 FF FF E5C5 FF E5C5 FF FF E5C5 FF E	FCB FCB FCB FCB FCB FCB FCB FCB FCB FCB	SPF, SPF, SPF, SPF SPF, SPF, SPF, SPF, SPF, SPF, SPF, SPF,		E674 E676 E678 E678 E67D E67D E681 E681 E682 E682 E684 E684 E690 E692 E694 E692 E694 E692 E694 E692 E694 E692 E694	86 03 9E E9 9F 4F Chargement d'un 97 4C C6 14 4F DD 4A 86 02 20 02 Sauvegarde d'un 86 08 97 48 10 9E E9 17 97 78 86 03	LDA LDX STX SECTEUR STA LDB CLRA STD LDA BRA SECTEUR LDA STA LDY LBSR LDA RTS	<\$4C #\$14 <\$4A #\$02 \$E685 #\$08	Secteur 3 demandé Ptr sur buffer de secteur initialisé  Sélection du secteur Piste 20 demandée  Lecture du secteur demandée Charge le secteur  Ecriture du secteur demandée Fixe code d'opération Initialise ptr buffer secteur Opération disquette standard Code "erreur d'entrée-sortie"  Charge ler secteur catalogue Si erreur disque, sort Compteur de noms dans X Init. ptr sur les entrées et sur nom de fichier Si la sauvegarde avec écrasement est programmée, le fichier recherché s'appelle "SCRATCH.DOS"
Série d'espaces E609 16 16 16 16 E60D 16 16 16 16 E611 16 16 16 16				E6A6 E6A7 E6A9 E6AB E6AD E6AF E6B1	5F C1 0B 24 24 A6 A5 81 FF 27 1B 5C A1 C0 27 F1	CLRB CMPB BHS LDA CMPA BEQ INCB CMPA BEQ	#\$0B \$E6CF B,Y #\$FF \$E6CC ,U+ \$E6A7	Si le nom est trouvé, récupère les paramètres. Si on se trouve en fin de catalogue, sortie du programme. Sinon, compare le nom de l'entrée avec nom de fichier demandé
****** SYST	EME D'EX	PLOITATION LOGIQU	JE *******	E6B6 E6B9	31 A8 20 30 1F	LEAY LEAX	\$20,Y -\$01,X	Passe à   l'entrée
E61B 53 43 52 41 E61F 54 43 48 20 E623 44 4F 53 Clôture d'écritu E626 D6 F0 E628 C1 02 E62A 27 23	FCC re LDB CMPB BEQ	#\$02 \$E64F	Lit code commande   Si écrasement demandé,   écrit FAT seule	E6BB E6BD E6BF E6C1 E6C3 E6C5 E6C8 E6CA	26 DD OC 4C 96 4C 81 10 22 07 17 F9 3C 86 03 20 C6 Sortie si fichie	BNE INC LDA CMPA BHI LBSR LDA BRA er intro CLRB	\$E69A <\$4C <\$4C #\$10 \$E6CC \$E004 #\$03 \$E692 uvable	suivante   Si le dernier   secteur du catalogue   est atteint, sort du   programme   Sinon, secteur suivant   Code "erreur d'entrée-sortie"   Boucle avec ou sans erreur   Si fichier introuvable,
E62E 8D 60 E630 25 30 E632 5D E633 27 05	DEC BSR BCS TSTB BEQ LBSR INC BSR BCS INC BSR BCS LDB LDB LDB LDB LDB LDB LDB LDB LDB LDB	\$E690 \$E662 \$E63A	Passe en sauveg, sans ecr. Recherche fichier courant Si erreur disque, sort Si l'entrée n'existe pas, pas d'effacement Effacement du fichier Si erreur, sort Retour en sauveg avec écrasmt Cherche fichier "SCRATCH.DOS" Si erreur, sort  Recopie le nom du fichier courant à la place de "SCRATCH.DOS"  Ecrit le secteur catalogue Si erreur de disque, sort	E6CF E6D1 E6D3 E6D5 E6D7 E6DB E6DD E6DF E6E1 E6E1 E6E5 E6E5	20 1B Récupération des E6 2B D1 EB 26 E1 E6 2C D1 EC 26 DB D6 4C A6 2D 97 F6 OF F5 AE 2E 9F F7 10 9F FA D7 F9 20 82	BRA  S paramèt LDB CMPB BNE LDB CMPB BNE LDB CMPB STA CLR LDA STA CLR LDX STY STB BRA	\$E6EA  tres du fichier \$0B,Y  \$EB \$E6B6 \$0C,Y  \$EC \$56B6 \$50D,Y  \$F5 \$0B,Y  \$F7  \$F7  \$F7  \$F7  \$F7  \$F7  \$F7  \$F	Si type de fichier non toléré, poursuit la recherche dans le catalogue Si flag de fichier non toléré, poursuit la recherche dans catalogue Stocke le premier bloc du fichier Compteur de secteur à 0 Stocke le nombre d'octets dans le dernier secteur Stocke pointeur d'entrée Numéro secteur catalogue Sort sans erreur
E651 97 4C E653 C6 14 E655 4F E656 DD 4A E658 DC ED E65A DD 4F E65C 8D 25 E65E 25 02 E660 OF F0 E662 39	STA LDB CLRA STD LDD STD BSR BCS CLR RTS	<\$4C #\$14 <\$4A <\$ED <\$4F \$E683 \$E662 <\$F0	Programme la sauvegarde de la FAT    Initialise   ptr sur FAT   Sauve la FAT   Si erreur de disque, sort   Clôture du fichier effectuée	E6F1 E6F3 E6F5 E6F7 E6FA E6FC E6FF E702 E704	Création d'un fi 10 9E ED 8D 5D 25 9D D7 F6 17 FF 78 25 F7 10 9E E9 8E 00 04 E6 A4 27 21 86 05	LDY BSR BCS STB LBSR BCS LDY LDX LDX LDB BEQ LDA	<\$ED \$E750 \$E692 <\$F6 \$E672 \$E6F3 <\$E9 #\$0004 ,Y \$E727 #\$05	Bloc libre dans la FAT ? Non, sort avec erreur Stocke le numéro de bloc Charge ler secteur catalogue Si erreur, sort Pointeur sur buffer catalogue Nombre d'entrées par secteurs Si l'entrée est effacée, prend la place. Code d'erreur Disque plein
E663 9E ED E665 9F 4F E667 86 02 E669 20 0D	LDX STX LDA BRA	<\$ED <\$4F #\$02 \$E678	Initialise pointeur sur buffer de FAT Lecture secteur demandée Charge le secteur	E70A E70C E70F E711	C1 FF 27 1B 31 A8 20 30 1F 26 EF	CMPB BEQ LEAY LEAX BNE	#\$FF \$E727 \$20,Y -\$01,X \$E702	Si l'entrée est libre, prend la place Si toujours pas d'entrée trouvée, X passe à l'entrée suivante
Sortie si erreur E66B 97 E5	STA	<\$E5	Fixe l'erreur système	E713 E715	0C 4C 96 4C	INC LDA	<\$4C <\$4C	Si tous les secteurs   de catalogue ont été passés

E717 81 10 E719 22 07 E71B 17 F8 E6 E71E 86 03 E720 20 D8 Sortie si erreur E722 86 05 E724 16 FF 44	LDA LBRA	#\$10 \$E722 \$E004 #\$03 \$E6FA plein" #\$05 \$E66B	en revue, erreur "disque plein" Charge secteur suivant Code "erreur d'entrée-sortie" Boucle avec ou sans erreur Code "disque plein" Sort avec erreur	E76D 5C E76E E7 E4 E770 20 E5 E772 E6 61 E774 C1 33 E776 25 DF E778 86 05 E778 32 62 E77C 16 FE EC	INCB STB BRA LDB CMPB BLO LDA LEAS LBRA	,S \$E757 \$01,S #49 \$E757 #\$05 \$02,S \$E66B	Stocke bloc ascendant Bloc suivant Lit bloc ascendant Si bloc ascendant pas au-delà de 48, suivant Code "disque plein" Rétablit la pile Sort avec erreur
Mise à jour du f E727 9E E7 E729 D6 F0 E72B C1 03 E72D 26 04 E72F 30 8D FE E8 E733 C6 0A	LDX LDB CMPB BNE LEAX LDB	<\$E7 <\$F0 #\$03 \$E733 \$B61B,PCR #\$0A	Si la sauvegarde avec écrasement est programmée, le fichier est nommé "SCRATCH.DOS"	Vérifie si blo E77F 63 A5 E781 27 03 E783 63 A5 E785 39 Test de validi E786 32 64	COM BEQ COM RTS té du num LEAS	B,Y \$E786 B,Y éro de bloc \$04,S	Commute l'état du bloc Si bloc libre, sort Sinon, restaure état bloc Rétablit la pile
E735 A6 85 E737 A7 A5 E739 5A E73A 2C F9	LDA STA DECB BGE	B,X B,Y \$E735	Recopie le nom de fichier dans le catalogue	E788 5A E789 D7 F9 E78B 16 FE E2	DECB STB LBRA	<\$F9 \$E670	Ajuste et stocke   le numéro de bloc   Sort sans erreur
E73C 96 EB E73C 96 EB E73E A7 2B E740 96 EC E742 D6 F6 E744 ED 2C E746 16 FF 3A	LDA STA LDA LDB STD LBRA	<pre>&lt;\$EB \$0B,Y &lt;\$EC &lt;\$F6 \$0C,Y \$E683</pre>	Recopie du type de fichier dans le catalogue Recopie du flag de fichier et du numéro de bloc courant dans le catalogue Sauve le secteur de catalogue	Effacement du E78E A6 2D E790 97 F6 E792 6F A4 E794 17 FE EC E797 25 8B E799 10 9E ED	fichier c LDA STA CLR LBSR BCS LDY	ourant \$0D,Y <\$F6 ,Y \$E683 \$E724 <\$ED	Premier bloc du fichier sélectionné Elimine le nom du fichier Ecrit le secteur catalogue Si erreur disque, sort
Allocation d'un E749 D6 F6 E74B 5C E74C 5C E74D C4 FE E74F 7D E750 C6 2A E752 34 04 E754 5A	bloc LDB INCB INCB ANDB FCB LDB PSHS DECB	<\$F6 #\$FE \$7D >TST \$C62A #\$2A B	Bloc de départ   Départ au   numéro de bloc   pair suivant  Départ au bloc 42 Empile départ ascendant   Ajuste et empile	E79C D6 F6 E79E 5C E79F A6 A5 E7A1 6F A5 E7A3 6A A5 E7A5 1F 89 E7A7 81 C0 E7A9 25 F3 E7AB 20 DE	LDB INCB INCB LDA CLR DEC TFR CMPA BLO BRA	<pre></pre>	Efface (met à \$FF) tous les blocs du fichier courant répertoriés dans la FAT Sortie sans erreur
E755 34 04 E757 E6 61 E759 C1 33 E75B 24 04 E75D 8D 20 E75F 6C 61 E761 E6 E4 E763 27 0D E765 8D 18 E767 C5 01 E769 26 02 E76B C0 04	PSHS LDB CMPB BHS BSR INC LDB BEQ BSR BITB BNE SUBB	B \$01,S #49 \$E761 \$E77F \$01,S \$ \$E772 \$E77F #\$01 \$E76D	départ descendant Lit bloc ascendant Si hors champ, passe au bloc descendant Teste validité numéro bloc Bloc ascendant + 1 Lit bloc descendant Si = 0, teste si fin de FAT Teste validité numéro bloc S'intéresse toujours en priorité au bloc de numéro pair	Initialise une E7AD D6 F6 E7AF 4F E7BO 54 E7B1 DD FB E7B3 4C E7B4 97 F5 E7B6 24 02 E7B8 86 09 E7BA 97 FA E7BC 39	opératic LDB CLRA LSRB STD INCA STA BCC LDA STA RTS		Numéro de bloc courant   Calcule le   numéro   de piste   Initialisation du compteur   de secteur   Selon la parité du numéro   de bloc, le premier secteur   est le secteur 1 ou 9

E000 E001 E002 E003	45 43 2F	FCC FCC FCC FCB	"R" "E" "C" \$2F		EOBD	9D 80 33 C9 40 00 20 18	JSR LEAU BRA	<\$80 >\$4000,U \$E0DB
E007 E00A E00D E010 E013 E016 E019 E01C E01F E022 E025 E028	7E E6 EB 7E E6 OB 7E E6 CB 7E E2 OA 7E E2 OA 7E E2 36 7E E3 33 7E E2 29 7E E2 94 7E E2 EF 7E E3 52 7E E1 CD 7E E6 7C 7E E4 19 7E E6 9F	JMP JMP JMP JMP JMP JMP JMP JMP JMP JMP	SE6E3	Lancement du boot Chargement de la FAT	E0C3 E0C5 E0C7 E0CA E0CC E0CD E0CF	EE 46 B6 5F 64 27 0F 4A 27 EE 4A 27 E9	LDX LDU LDA BEQ DECA BEQ DECA BEQ DECA BEQ DECA BNE LDD LEAU TFR LEAX	\$03,U \$06,U \$5F64 \$E0DB \$E0BD \$E0BB \$E0B5 >[\$5FFC] D,U X,D
E030 E031	C6 B0 8C C6 80	LDB FCB LDA	#\$B0 \$8C >CMPX #\$80 \$8C >CMPX #\$C0 \$81 >CMPA \$E55C	#¢2620	E0DF E0E1 E0E3 E0E4 E0E6 E0E8 E0EA E0EC E0ED	4A B 26 E0 F 5F FC 33 CB 1F 10 S 6 F0 S 6 F0 S 6 F0 S 6 F0 S 7 F 7 S 7 F 7 S 7 F 7 S 7 F 7 F 7 S 7 F 7 F	LDA LSRB BCC ORA LEAX BNE INCA RTS	\$E0EE #\$F0 \$E0ED #\$04 -\$01,X \$E0ED
E03B	7E E6 44	JMP	\$E644			86 F8 39	LDA RTS	#\$F8
E03E E041 E044	7E E5 E2 8E E7 CC EC 05	JMP LDX LDD	\$E5E2 #\$E7CC \$05,X		E0F4		LDD PSHS BRA	#\$00F8 B \$E129
E046 E048 E04B E04D E04E E050 E052	2A 5F F1 60 52 26 56 4C 27 53 E6 05 2A F9 EC 06	BPL CMPB BNE INCA BEQ LDB BPL LDD	\$E0A7 \$6052 \$E0A3 \$E0A3 \$05,X \$E04D \$06,X	Numéro de poste	EOFA EOFB EOFC EOFE E100	9D 8C 20 OF	LDB ASLB ASLB ANDB STB JSR BRA	\$E113
E059 E05B E05D E05F E062 E064 E067	A6 17 84 01 34 02 BD E7 6C 6F 58 BD E1 6A 25 32	LDA ANDA PSHS JSR CLR JSR BCS	-\$09,X #\$01 A \$E76C -\$08,U \$E16A \$E09B	Initialise registres	E108	39	BSR BCS CMPA BEQ COMA RTS	\$E111 \$E10D -\$08,U \$E10D
E07E E080 E083 E085 E087 E089 E08D E090 E095 E097 E09B E09D E09F E0A1 E0A3	25 12 BD E5 25 E6 5A 26 0B 24 07 C6 0F E7 5D BD E4 19 BD A2 7D 5F F3 27 04 AD 9F 5F F1 96 C3 84 FE AA 60 AP C3 BD E6 9F 3B	BCS JSR BNE BCC LDB STB JSR BSR TST BEQ JSR LDA ANDA ORA STA JSR RTI	\$E092 \$E525 -\$06,U \$E092 \$E090 #\$0F -\$03,U \$E419 \$E034 \$5FF3 \$E09B >{\$C3 #\$FE ,\$+	#\$5F  Numéro de poste  Initialise registres	E110 E113 E115 E118 E11A E11C E11D E11F E122 E125 E127 E129 E128 E128 E130 E136 E136 E138 E138 E138 E138 E138 E141 E141	CC CO 66 DD DO E7 21 48 97 DO CC 10 10 44 27 59 D5 DO 26 FP C6 01 4C 27 50 D5 D1 27 F9 D6 D2 E1 A4 26 46 4C 27 43 D6 D1 2A F9 DC D2 E1 23 26 39 A7 22	LDA CMPX PSHS LDD STD STB ASLA STA LDD DECA BEQ BITB BNE LDB INCA BEQ BITB BEQ LDB CMPB BNE INCA BEQ LDB CMPB BNE LDB CMPB BNE LDB CMPB BNE LDB CMPB STA LDD CMPB STA	\$E172 #\$01 \$E17E <\$D1 \$E12B <\$D2 ,Y \$E17E <\$D1 \$E138 <\$D2 \$03,Y \$E17E
EOA7 EOAA	BD E6 8A 3B	JSR RTI	\$E68A		E147 E149	35 01 2B 1D 26 06	PULS BMI BNE	CC \$E168 \$E153
EOAD EOAF EOB1	88 CO 85 FO 26 EA 9D 20 20 E6	EORA BITA BNE JSR BRA	#\$C0 #\$F0 \$E09B <\$20 \$E09B		E14D E14F E151 E153 E155	96 D2 A7 C0 25 15 D6 D1 2B 09 86 06	LDA STA BCS LDB BMI LDA	<pre>\$E153 &lt;\$D2 ,U+ \$E168 &lt;\$D1 \$E160 #\$06</pre>
E0B5	AD 9F 5F F8 20 20	JSR BRA	>[\$5FF8] \$E0DB		E159		DECA BEQ	#\$00 \$E180

E15C D6 D1 E15E 2A F9 E160 DC D2 E162 ED C1 E164 30 1E E166 26 EB E168 9D 70 E16A 4F E16B CC 08 02 E16E 4A E16F 27 0F	LDB BPL LDD STD LEAX BNE JSR CLRA LDD DECA BEQ	<\$D1 \$B159 <\$D2 ,U++ -802,X \$B153 <\$70 #\$0802 \$E180	Rétablit la pile Erreur dans CC	E212 E214 E215	9F 4F 86 02 20 0C 97 E5 43 39	STA COMA RTS CLRA	<\$E5
E171 D5 D1 E173 27 F9 E175 0F D1 E177 96 D1 E179 2B 05 E17B A6 22 E17D 39	BITB BEQ CLR LDA BMI LDA RTS	\$E16E \$E101 \$E180 \$02,Y		E21A E21C E21E E220 E222 E223 E225	39  86 03  9E E9  9F 4F  97 4C  C6 14  4F  DD 4A  86 02  20 02  86 08  97 48  10 9E E9  17 FD D1  86 03  39  8D E0	LDA LDX STX STA LDB CLRA STD LDA	#\$03 <\$E9 <\$4F <\$4C #\$14 <\$4A #\$02
E17E 35 02 E180 43 E181 0E 70	PULS COMA JMP	A <\$70 \$E682	Rétablit la pile Erreur dans CC	E227 E229 E22B E22D E230	20 02 86 08 97 48 10 9E E9 17 FD D1	BRA LDA STA LDY LBSR	\$E22B #\$08 <\$48 <\$E9 \$E004
E186 EC 23 E188 97 D2 E18A D7 D2 E18C A6 A4 E18E 97 D2 E190 35 01 E192 2B 21 E194 26 15 E196 37 02 E198 97 D2 E19A 25 19 E19B 97 D2 E19A 25 19 E19C D6 D0 E19E 26 0B E1AO 86 10 E1AC D6 D0 E1AL 26 F9 E1AO 4A E1AF 26 F9 E1AO 37 02 E1AF 26 F9 E1AO 37 02 E1AF 26 F9 E1AO 37 02 E1AF 26 F9 E1AO 37 04 E1BE 37 06 E1AD 97 D2 E1AF D7 D1 E1BD 4C E1BB 27 F9 E1CO 0E 70	LDD STA STB LDA STB LDA STB PULS BMI BNE PULU STA BCS LDB BNE LDA BNE DECA BNE BRA PULU STA STB LEAX BNE LDA STB LEAX BNE LDA STB LEAX BNE LDA STA STB LOB BEQ LDB BEQ JMP	\$03,Y <\$D2 <\$P2 <p>\$03,Y &lt;\$D2 <p>\$P2 <p>\$P2 <p>\$P2 <p>\$P2 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P3 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4 <p>\$P4</p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p></p>	***************************************	E233 E235 E236 E238 E230 E240 E244 E246 E242 E247 E251 E255 E257 E258 E255 E256 E268 E268 E268 E268 E268 E268 E268 E270 E273	86 03 39 8D E0 25 D8 8E 00 04 10 9E E9 DE E7 D6 F0 C1 03 36 DF F7 C1 0B 24 24 A6 A5 81 FF 27 1B 5C A1 C0 27 F1 31 A8 20 30 1F 26 DD 0C 4C 96 4C 81 10 22 07 F1 7FD 96 86 03 20 C6 5F 20 1B E6 2B	BSR BCS LDX LDY LDU LDU LDB CMPB BNE LEAU CLRB CMPB BHS LDA CMPA BEQ LINCB ABEQ LEAY LEAX BNE LDA CMPA BHI LBSR LDA CMPA BHI LBSR CMPA CMPA BHI LBSR CMPA CMPA BHI LBSR CMPA CREAT C	#\$03  \$E218 \$E212  \$\$212  \$\$2004  \$\$29  \$\$216  \$\$216  \$\$216  \$\$216  \$\$216  \$\$216  \$\$216  \$\$216  \$\$275  \$\$216  \$\$272  \$\$20, Y  -\$01, X  \$\$240  \$\$20, Y  -\$01, X  \$\$240  \$\$272  \$\$2004  \$\$272  \$\$2004  \$\$272  \$\$2004  \$\$272  \$\$2004  \$\$272  \$\$2004  \$\$272  \$\$2004  \$\$272  \$\$2004  \$\$272  \$\$2004  \$\$272  \$\$2004  \$\$272  \$\$2004  \$\$272  \$\$2004  \$\$272  \$\$2004  \$\$238  \$\$2238
E1C2 53 43 52 41 E1C6 54 43 48 20 E1C7 44 4F 53		"SCRATCH DOS"		E275 E277 E279 E278	E6 2B D1 EB 26 F7 E6 2C D1 EC 26 F1 D6 4C	LDB CMPB BNE LDB	\$0B,Y <\$EB \$E272 \$0C,Y
E1CD D6 F0 E1CF C1 02 E1D1 27 23 E1D3 0A F0 E1D5 8D 5F E1D7 25 30 E1D9 5D E1DA 27 05 E1DC 17 01 54 E1DF 25 28 E1E1 0C F0	LDB CMPB BEQ DEC BSR BCS TSTB BEQ LBSR BCS INC	<\$F0 #\$02 \$E1F6 <\$F0 \$E236 \$E209 \$E1E1 \$E333 \$E209 <\$F0		E285 E287 E289 E28B E28D E290	D1 EC 26 F1 D6 4C A6 2D 97 F6 0F F5 AE 2E 9F F7 10 9F FA D7 P9 20 82	CMPB BNE LDB LDA STA CLR LDX STX STY STB BRA	\$E272 \$4C \$0D, Y \$5F6 \$5F5 \$0E, Y \$5F7 \$5FA \$5FA \$5E216
ELE3 8D 51 ELE5 25 22 ELE7 C6 0A ELE9 9E E7 ELEB A6 85 ELEP 5A ELF0 2C F9 ELF2 8D 35 ELF4 25 13 ELF6 86 02 ELF8 97 4C ELFA C6 14 ELFC 4F ELFD DD 4A ELFF DC ED E201 DD 4F E203 8D 24 E205 25 02 E207 0F F0 E209 39	BSR BCS LDB LDX LDA STA DECB BGE BSR BCS LDA STA LDB CLRA STD LDD STD BSR BCS CLRA STD	\$236 \$2209 \$5209 \$500 \$500 \$500 \$500 \$500 \$500 \$500 \$5		E294 E297 E299 E29D E2A0 E2A2 E2A5 E2AA E2AC E2B2 E2B2 E2B2 E2B3 E2B3 E2B4 E2B4 E2B4 E2B5 E2B5 E2B7 E2B8 E2B8 E2B8 E2B8 E2B8 E2B8 E2B8 E2B8	10 9E ED 8D 70 25 9D D7 F6 17 FF 78 25 F7 10 9E E9 8E 00 04 E6 A4 27 21 86 05 C1 FF 27 1B 31 A8 20 30 1F 26 EF 00 4C 96 4C 98 11	LDY BSR BCS STB LBSR BCS LDY LDX LDB EQ LDA CMPB BEQ LEAY LEAX BNE INC LDA CMPA BHI LBSR	<pre>&lt;\$ED \$E238 &lt;\$F6 \$E218 \$E218 \$E218 \$E299 &lt;\$E9 #\$0004 ,Y \$E2CD #\$05 #\$05 #\$07 \$E2CD \$\$201,X \$E2A8 &lt;\$4C #\$10 \$E2C8 \$\$E004</pre>
E20A 9E ED	LDX	<\$ED			86 03	LDA	#\$03

E2C6 E2C8 E2CA	20 D8 86 05 7E A2 12	BRA LDA JMP	\$E2A0 #\$05 \$A212	E377 E379 E37B	85 08 26 02 8A 80 84 87	BITA BNE ORA	#\$08 \$E37D #\$80 #\$87
E2CD E2CF E2D1 E2D3 E2D5 E2D9 E2DB E2DD E2DF E2E0 E2E2 E2E4 E2E6 E2E8 E2EA E2EA	9E E7 D6 F0 C1 03 26 04 30 8D FE E9 C6 0A A6 85 A7 A5 5A 2C F9 96 EB A7 2B 96 EC D6 F6 ED 2C D6 F6 ED 2C	LDX LDB CMPB BNE LEAX LDB LDB STA DECB BGE LDA STA LDB STA LDA LDB STA LDB LDB LDA LDB LDB LDB LDB LDB LDB LDB LDB LDB LDB	<\$E7 <\$F0 #\$03 \$E2D9 >\$E1C2.PCR #\$0A B,X B,Y \$E2DB <\$EB \$0B,Y <\$EC <\$F6 \$0C,Y \$E229	E377 E381 E383 E384 E386 E388 E38A E38D E387 E391 E393 E394 E395 E396 E398	85 08 26 02 8A 80 7A 784 784 784 784 784 784 784 784 784 784	STA ANDB LSRB EORB ORB STB CMPX BNE LDA ASLA ASLA ASLA ASLA ANDA	#\$40 ,X ,X ,X+ #\$5F40 \$E371 <\$77 \$02,U
E2EF E2F1 E2F3 E2F5 E2F6 E2F8 E2FA E2FC E2FE E2FF	D6 F6 C1 28 22 0E 5D 27 11 A6 A5 81 FF 27 2D 5A C1 28 23 F2	LDB CMPB BHI TSTB BEQ LDA CMPA BEQ DECB CMPB BLS	<\$P6 #\$28 \$E303 \$E309 B,Y #\$FF \$E32B #\$28 \$E2F5	E39C E39E E3A0 E3A3 E3A5 E3A7 E3A9 E3AB E3AD E3AF E3B1	A7 42 C6 8B 7D 5F F6 26 0D 84 70 A7 42 C6 8F D4 C3 D4 C3 39	STA LDB TST BNE ANDA STA LDB ANDB ORB STB RTS	\$02,U #\$8B \$5FF6 \$E3B2 #\$70 \$02,U #\$8F \$02,U <\$C3
E303 E305 E307 E309 E30A E30A E30B E311 E315 E317 E318 E318 E320 E322 E323 E324 E326 E328 E328 E328 E328 E328 E328 E328 E328	16 FF 3A  D6 F6 C1 28 22 0E D7 11 A6 A5 A5 A81 FF 27 2D 5A C2 0E C3 F2 CB 02 CC 1 51 C2 0E C1 51 C2 0E C1 51 C2 0E C1 28 C2 0E C1 28 C3 F2 CB 02 C1 51 C2 EF CB 02 C1 28 C3 F2 CC B 02 CC 51 C1 28 C3 F2 CC B 02 CC 51 C1 28 C3 F2 CC B 02 CC 51 CC 20 ED 57 T A8 A6 A5 A5 A6 A5 A6 A5 A7 A7 A7 A8 A8 A8 A8 A8 A8 A8 A8 A8 A8 A8 A8 A8	ADDB CMPB BRA ADDB CMPB BRA LEAY LDA CMPB LBHI LDA DEC BRA CMPA BEQ NEGB LDA CMPA BEQ INCB BRA ADDB LEAY CLR BRA ADDB LEAY LEAY CLR BRA LEAY CLR BRA LEAY CLR BRA LEAY CLR BRA LEAY CLR BRA LEAY CLR BRA LEAY CLR BRA LEAY CLR BRA LEAY CLR BRA LEAY CLR BRA ADDB LBRA LEAY CLR BRA LEBRA	\$5225 \$51 \$5226 \$226 \$28,Y \$528 \$5212 B,Y \$5212 B,Y \$5326 B,Y \$5326 \$5326 \$530D \$528 \$530D \$528 \$530D \$528 \$530D \$	E3B2 E3B4 E3B6 E3B8 E3BC E3BC E3C2 E3C2 E3C4 E3C9 E3CB E3CD E3CE E3D0 E3CE E3D0 E3D4 E3D4 E3D6 E3D5 E3DF E3DF E3DF E3DF E3DF E3E4	39 6D 48 2A F5 8A 04 A7 42 20 EF 63 42 2A A6 9D 41 C6 70 70 70 C6 74 D4 C3 S3 86 84 ED 41 8D 12 25 13 CC 20 18 ED 43 6F 46 6F 47 6F 47 6F 47 6F 47 39 87 5C	TST BPL ORA BRA COM BPL JSR LDB BEQ LDB EQ LDB STD SSTD CLR LDD LDD STD LDD STD LDD STD LDD STD LDD STD STD LDD STD LDC LR LDC LR LDC LR LDC LR LBC SCS	\$08,U \$E33AB \$02,U \$E3AB \$02,U \$E3AB \$02,U \$E366 \$<\$41 \$70 \$5FF6 \$E3CB \$4\$74 \$72 \$E3B6 \$E3E9 \$01,U \$E3B6 \$E3E9 \$07,U \$E3E9
E3357 E337 E339 E332 E341 E343 E344 E346 E348 E344 E345 E350 E352 E354 E355	97 F6 6F A4 17 FE ED 25 8C 10 9E ED D6 F6 5C A6 A5 6F A5 6F A5 6F A5 1F 89 81 C0 25 F3 20 DE D6 F6 4F	LDA STA LBSR BCS LDY LDB INCB LDA CLR CLR CMPA BLO BRA LDB LDB LDA CLR CMPA LDB LDB LDB LDC TFR CMPA LDC LCR LDB LDB LDB LDB LDB LDB LDB LDB LDB LDB	\$00,Y <\$F6 ,\$229 \$220A <\$ED <\$F6 B,Y B,Y B,Y A,B #\$CO \$E343 \$E330 <\$F6	E3EC E3EE E3F0 E3F2 E3F4 E3F7 E3FA E3FC E400 E403 E405 E407 E409 E40B E40D	7E EO 31 39 A7 5C A7 5C A7 5C B8 80 D 20 A6 41 B8 80 BD E5 27 TD 5F F3 27 04 AD 9F 5F F1 BD E6 9F A6 5A A7 5C A8 6 5C B1 0F A8 6 5C B1 0F A8 64 A8 64 A8 65	JMP RTS STA CLR JSR EORA JSR TST JSR JSR JSR LDA BEQ PULS LDA CMPA BEQ ORA	\$E031 -\$04,U -\$08,U <\$20 \$01,U #\$80 \$E527 \$5F73 \$E400 >[\$5FF1] \$E69F -\$06,U \$E415 X #\$04,U #\$07
E358 E359 E35B E35D	4C 97 F5 24 02 86 09 97 FA	INCA STA BCC LDA STA RTS	<\$P5 \$E35F #\$09 <\$FA	E411 E413	A7 E4 35 99 6C 5A 35 90	STA PULS INC PULS	,S CC,DP,X,PC -\$06,U X,PC
****	******	*****	**********	E41C	CC 20 10 BA E7 C7 84 3F	LDD ORA ANDA	#\$2010 \$E7C7 #\$3F
	FF FF FF FF	FCB	\$FF,\$FF,\$FF,\$FF	E421 E424	F5 E7 D0 27 F3	BITB BEQ	\$E7D0 \$E419
E368 E36A E36C	A6 42 6A 48 26 32 9D 80 8E 40 00	LDA DEC BNE JSR LDX	\$02,U \$08,U \$E39E <\$80 #\$4000	E427 E429	4A 26 F8 1A 50 7E E7 4A	DECA BNE ORCC JMP	\$E421 #\$50 \$E74A
E371 E373	A6 84 E6 84 84 OF	LDA LDB ANDA	,X ,X #\$0F	E431	BD E6 9F 35 19 BD E8 06	JSR PULS JSR	\$E69F CC,DP,X \$E806

Controled Hai	1101030	aa versiori	111				
E436 C1 03 E438 26 04 E43A 6E 9F 5F FE			Relance l'application	E4EA EC 46 E4EC ED 56 E4EE E3 43 E4F0 ED 46	LDD STD ADDD STD	\$06,U -\$0A,U \$03,U \$06,U	
E43E FC E7 C6 E441 4C E442 83 00 01 E445 26 FB E447 7A 60 57 E44A 27 EE	LDD INCA SUBD BNE DEC BEQ	\$E7C6 #\$0001 \$E442 \$6057 \$E43A	Taibialian mariatura	E4EA EC 46 E4EC ED 56 E4EE E3 43 E4F0 ED 46 E4F2 E6 58 E4F4 E7 55 E4F6 5C E4F7 C4 07 E4F9 E7 58 E4FB 39	LDB STB INCB ANDB STB RTS	-\$08,U -\$0B,U #\$07 -\$08,U	
E44C 1C F0 E44E 34 19 E450 BD E7 6C E453 E7 5A E455 10 AE 62 E458 A6 A4 E45A 4C E45B 33 5F E45D 9D 61 E45F A6 C4	ANDCC PSHS JSR STB LDY LDA INCA LEAU JSR LDA	#\$F0 X,DP,CC \$E76C -\$06,U \$02,S ,Y -\$01,U <\$61	Initialise registres	E4FC 9D 41 E4FE A6 22 E500 84 0F E502 8D D1 E504 25 0B E506 BD E1 04 E509 25 06 E50B 8D DD E50D 0F 20	JSR LDA ANDA BSR BCS JSR BCS BSR JMD	<\$41 \$02,Y #\$0F \$E4D5 \$E511 \$E104 \$E511 \$E4EA <\$20	
E463 ED 23 E465 E7 55	STD STB	#\$PU \$03,Y -\$0B,U		E50F 6F 41 E511 39	CLR RTS	\$01,U	
E43E FC E7 C6 E441 4C E442 83 00 01 E445 26 FB E447 7A 60 57 E444 34 19 E440 1C F0 E444 34 19 E450 BD E7 6C E453 E7 5A E455 10 AE 62 E458 33 5F E455 AC E458 33 5F E455 AC E458 33 5F E450 DD 61 E45F A6 C4 E45A 4C E45B B3 35 F E45D DD 61 E45F A6 C4 E46B 6D 5A E46D 27 BF E46F BD E5 C0 E472 2B BA E474 9D 9F E476 C6 90 E478 9D B1 E477A 25 B2 E477 8D 3A E477E 9D 38 E477E 9D 38 E478 9D 10 E485 96 C1 E483 97 D0 E485 96 C1 E488 88 08 E470 01 E488 80 01 E488 80 01 E489 26 04 E488 88 05 E490 55 E6 E492 54 E499 54 E499 54 E499 54 E499 C4 0E E499  84 0F E441 8E E441 8E E441 8E E441 BE E44	CLK BSR TST BEQ JSR BMI JSR LDB JSR BCS BSR JSR LDD STR LDD STA LDA LEAX BNE	-\$08,U \$E419 -\$06,U \$E42E \$E5CO \$E42E <\$9F #\$90 <\$B1 \$E42E \$E418 \$238 #\$8010 <\$DO \$501,X \$E48F #\$01,X		E514 BD E0 F8 E517 25 F6 E519 8D A9 E51B 25 F2 E51D 8D D3 E51F 8D EC E521 A6 59 E523 26 EC E525 A6 41 E527 2B E8 E529 85 F8 E529 26 16 E52D 48 E528 8E E5 33 E531 6E 96	JSR BCS BSR BCS BSR LDA BME LDA BMI BITA BNE ASLA LDX JMP	<\$41 \$E0F8 \$E50F \$E4C4 \$E50F \$E4F2 \$E50D -807,U \$E511 \$01,U \$E511 #\$F8 \$E543 #\$F8 \$E543 [A,X]	
E48D 97 C1 E48F D5 D0 E491 26 F4 E493 BD E0 F1 E496 25 E6 E498 1F 89 E49A 54 E49B 54	STA BITB BNE JSR BCS TFR LSRB LSRB	<pre>\$C1 &lt;\$D0 \$E487 \$E0F1 \$E47E A,B</pre>		E533 E5 11 E535 E4 BF E537 E5 47 E539 E5 F5 E53B B3 BC E53D E0 31 E53F E7 5A E541 E5 43	FDB FDB FDB FDB FDB FDB FDB	\$E511 \$E4BF \$E547 \$E5F5 \$E3BC \$E031 \$E57A \$E543	
E49C 54 E49D C4 0E	ANDB	#\$0E #\$0E		E543 6E 9F 5F FA		>[\$5FFA]	
E4A1 8E E4 A8 E4A4 AD 95 E4A6 20 D6	LDX JSR BRA			E547 6E 4A E549 9D 24 E54B 43 E54C 35 8C	JMP JSR COMA PULS	\$0A,U <\$24 B,DP,PC	
E4A8 E4 FC E4AA E4 B8 E4AC E5 11 E4AE E4 E4 E4B0 E3 EA E4B2 E5 12 E4B4 E5 11 E4B6 E5 11	FDB FDB FDB FDB FDB FDB FDB	\$E4FC \$E4B8 \$E511 \$E4E4 \$E3EA \$E512 \$E511 \$E511		E54E 8D 8E E550 8C 8D 8D E553 6A 5B E555 27 F2 E557 BD E4 19 E55A 20 0C	BSR CMPX DEC BEQ JSR BRA	\$E4DE #\$8D8D -\$05,U \$E549 \$E419 \$E568	
E4B8 CC 01 A1 E4BB A7 58 E4BD 0E 99	LDD STA JMP	#\$01A1 -\$08,U <\$99		E55C 34 0C E55E BD E7 41 E561 BD E7 6C E564 86 06	PSHS JSR JSR LDA	DP,B \$E741 \$E76C #\$06	Initialise registres
E4BF BD E0 34 E4C2 20 BA	JSR BRA	\$E034 \$E47E		E566 A7 5B E568 E6 E4 E56A 27 16	STA LDB BEQ	-\$05,U ,S \$E582	
E4C4 6F 59 E4C6 A1 58 E4C8 27 08 E4CA A1 55 E4CC 26 05 E4CE A7 58 E4D0 6C 59 E4D2 39 E4D3 43	CLR CMPA BEQ CMPA BNE STA INC RTS	-\$07,U -\$08,U \$E4D2 -\$0B,U \$E4D3 -\$08,U -\$07,U		E56C 2A 45 E56E C1 B0 E570 27 23 E572 2B 2E E574 EA 5D E576 6F 5D E578 9D 99 E57A 1E 89 E57C 9D AF E57C 5D 3 E580 35 8C	BPL CMPB BEQ BMI ORB CLR JSR EXG JSR BCS PULS	\$E5B3 #\$B0 \$E595 \$E5A2 -\$03,U -\$08,U -\$99 A,B <\$AF \$E553 B,DP,PC	
E4D4 39	RTS	47.404		E582 C6 D0	LDB	#\$D0	
E4D5 8D ED E4D7 23 04 E4D9 EC 56 E4DB ED 46 E4DD 39	BSR BLS LDD STD RTS	\$E4C4 \$E4DD -\$0A,U \$06,U		E584 E7 24 E586 8D 38 E588 2B C9 E58A 9D 9F E58C BD E4 F2 E58F 9D AF	STB BSR BMI JSR JSR JSR	\$04,Y \$E5C0 \$E553 <\$9F \$E4F2 <\$AF	
E4DE 8D F9 E4E0 E6 55 E4E2 20 15	BSR LDB BRA	\$E4D9 -\$0B,U \$E4F9		E591 25 BE E593 35 8C	BCS PULS	\$E551 B,DP,PC	
E4E2 20 15 E4E4 8D EF E4E6 25 29 E4E8 9D A5	BSR BCS JSR	\$E4F9 \$E4D5 \$E511 <\$A5		E595 9D 97 E597 BD E1 04 E59A 25 B7	JSR JSR BCS	<\$97 \$E104 \$E553	

E59F 4F	JSR CLRA PULS	\$E4EA B,DP,PC		E63C CC E6 17 E63F ED 84 E641 7F 60 58	LDD STD CLR	#\$E617 ,X \$6058	Initialise le vecteur de reset à froid
E5A4 8D 28	JSR BSR	<\$97 \$E5CE		E644 8E E0 41 E647 BF 60 21 E64A BD E7 70	LDX STX JSR	#\$E041 \$6021 \$E770	Initialise le vecteur   d'interruptions IRQ   Initialise registres
E5A8 9D A5 E5AA BD E4 EA	BMI JSR JSR	\$E553 <\$A5 \$E4EA		Affiche message E64D 8E E6 C5 E650 8D B0	LDX BSR	#\$E6C5 \$E602	Affiche le message
E5AF 25 9D	JSR BCS PULS	<\$AF \$E54E B,DP,PC		Affiche numéro E652 8D 2E E654 C6 2F	BSR LDB	\$E682 #'0-1	Lit numéro de poste
E5B5 9D 99	LDB JSR	#\$90 <\$99		E656 5C E657 80 0A E659 2A FB	INCB SUBA BPL	#10 \$E656	Récupère la dizaine
E5BA A7 58 E5BC 9D B1	LDD STA JSR	#\$01A0 -\$08,U <\$B1		E65B C1 30 E65D 27 02 E65F 8D 98	CMPB BEQ BSR	#'0 \$E661 \$E5F9	Si dizaine <> 0, affiche
E5C0 E6 5F	BRA LDB ADDB	\$E57E -\$01,U #\$03		E661 1F 89 E663 CB 3A E665 8D 92 E667 8D 99	TFR ADDB BSR BSR	A,B #'0+10 \$E5F9 \$E602	Ajuste   l'unité Affiche l'unité
E5C4 C4 3C E5C6 E7 5F	ANDB STB LSRB	#\$3C -\$01,U		E669 C6 3C E66B 8D 4C E66D 33 4B	LDB BSR LEAU	#\$3C \$E6B9 \$0B,U	Affiche le message (CR+LF)  Efface zone paramètres
E5C9 54 E5CA EA 24	LSRB ORB JSR	\$04,Y <\$99		E66F 10 AE C4 E672 86 10 E674 BD E7 63	LDY LDA JSR	,U #\$10 \$E763	
E5CE 9D 38 E5D0 C6 0F	JSR LDB DECB	<\$38 #\$0F		E677 8D 11 E679 8E 5F A0 E67C 7F 60 57	BSR LDX CLR	\$E68A #\$5FA0 \$6057	
E5D3 2B 0C E5D5 95 D0	BMI BITA BNE	\$E5E1 <\$D0 \$E5D2		E67F 7E E4 47 Récupère le num E682 B6 E7 D8	JMP	\$E447	Lit le numéro
E5D9 95 D0 E5DB 26 F5	BITA BNE BITA	<\$D0 \$E5D2 <\$D0		E685 84 1F E687 A7 A4 E689 39	ANDA STA RTS	#\$1F ,Y	de poste réseau Initialise nº de poste
E5DF 26 F1	BNE RTS	\$E5D2		E68A CE E7 D0 E68D CC C1 00	LDU LDD	#\$E7D0 #\$C100	'
E5E4 BD E6 B7 E5E7 C6 04	BSR JSR LDB	\$E5FC \$E6B7 #\$04	Passe en RAMA Efface zone paramètres	E690 ED C4 E692 86 1E E694 A7 43	STD LDA STA	,U #\$1E \$03,U	
E5EB CC 1F 40 E5EE ED 44	STD LDD STD	\$01,U #\$1F40 \$04,U		E696 BD E7 24 E699 27 12 E69B 85 10	JSR BEQ BITA	\$E724 \$E6AD #\$10	
E5F2 7E E6 79	INC JMP	\$06,U \$E679		E69D 26 F7 E69F BD E7 24 E6A2 CC C1 80	BNE JSR LDD	\$E696 \$E724 #\$C180	
E5F7 20 09	LDX BRA	\$06,U \$E602	Affiche le message	E6A5 BD E7 53 E6A8 4A E6A9 B7 E7 D0	JSR DECA STA	\$E753 \$E7D0	
	JSR JMP	\$E803 \$E777	Affiche le caractère Passe en RAMA	E6AC 39 E6AD B6 60 58 E6BO 26 04	RTS LDA BNE	\$6058 \$E6B6	
	ge JSR BSR	\$E803 \$E5FC	Affiche le caractère Passe en RAMA	E6B2 86 82 E6B4 A7 C4 E6B6 39	LDA STA RTS	#\$82 ,U	
E604 E6 80 E606 C1 04	LDB CMPB BNE	,X+ #\$04 \$E5FF	Lit le caractère   Si pas terminateur \$04,   caractère suivant	E6B7 C6 1C E6B9 CE 5F A0	LDB LDU	#\$1C #\$5FA0	
	RTS	QBJFF	caractere survaint	E6BC E7 C4 E6BE 5C E6BF 6F C5	STB INCB CLR	,U B,U	
E60B 8E 9C 40 E60E BD E7 24	LDX JSR BEQ	#\$9C40 \$E724 \$E61E		E6C1 5A E6C2 26 FB E6C4 39	DECB BNE RTS	\$E6BF	
E613 30 1F E615 26 F7	LEAX BNE CLR	-\$01,X \$E60E \$6080	Flag "contrôleur absent"	Message pour pr E6C5 OB OD		on \$0B,\$0D	
	JMP	>[\$001E]	Lance l'application à froid	E6C7 4E 41 4E 4F 52 E6CC 45 53 45 41 55	FCC	"NANORESEAU LD	USTL V3 p"
5FF6 Flag de	machine	e (\$00=T07 \$02=T	07-70)	E6D1 20 4C 44 20 55 E6D6 53 54 4C 20 56 E6DB 33 20 20 70 E6DF 04	FCB	\$04	
5FF8-5FF9 5FFA-5FFB 5FFC-5FFD				Message pour re E6E0 0A 0D 04 E6E2 04			
	de land	cement de l'appl	ication à froid	Formatage E6E3 7F 60 4E	CLR	\$604E	Efface le code d'erreur
E621 8D D9 E623 6F 80	LDX BSR CLR	#\$5F50 \$E5FC ,X+	Ptr zone paramètres Passe en RAMA 	E6E6 86 0A E6E8 B7 60 48	LDA STA	#\$0A \$6048	
E628 26 F9 E62A B6 FF F0	CMPX BNE LDA	#\$5FF8 \$E623 \$FFF0	Efface zone paramètres Lit numéro de machine	E6EB 34 76 E6ED CC E0 41 E6F0 B3 60 21	PSHS LDD SUBD	U,Y,X,B,A #\$E041 \$6021	   Si interruption pas
E62E 84 02 E630 A7 1E	ASLA ANDA STA	#\$02 -\$02,X	Ajuste, isole et stocke le bit de présence d'un T07-70	E6F3 27 03 E6F5 BD E6 0B E6F8 BD E7 70	BEQ JSR JSR	\$E6F8 \$E60B \$E770	installée, lance le boot Initialise registres
E635 ED 81 E637 8C 5F FE	LDD STD CMPX	#\$E5E1 ,X++ #\$5FFE	Pointe sur un RTS     Initialise table vecteurs	E6FB C6 10 E6FD 8D BA E6FF 86 08	LDB BSR LDA	#\$10 \$E6B9 #\$08	16 octets à effacer Efface zone paramètres
E63A 26 F9	BNE	\$E635		E701 E6 36	LDB	-\$0A,Y	

E703 C1 08 E705 26 02 E707 8A 40 E709 ED 42 E70B EC 3D E70D ED 47 E70F CC 03 80 E712 E7 45 E714 31 36 E716 33 4A E718 BD E7 63 E718 BD E7 69 E71E 35 F6	CMPB BNE ORA STD LDD STD LDD STB LEAY LEAU JSR JSR PULS	#\$08 \$E709 #\$40 \$02,U -\$03,Y \$07,U #\$0380 \$05,U -\$0A,Y \$0A,U \$E763 \$E679 A,B,X,Y,U,PC	I	E76C E76E E770 E773 F E777 E77A E77C E77F	1F 9B CE 5F 5F 10 8E 60 52 Passe en RAMA po F6 E7 C3 CA 01 F7 E7 C3 39 Passe en RAMB F6 E7 C3	LDB TFR LDU LDY our lectr LDB ORB STB RTS	#\$E7 B,DP #\$5E5F #\$6052 ure des paramètr \$E7C3 #\$01 \$E7C3	Passe en RAMA
E720 C6 E0 E722 8D 73 E724 CC C0 66 E727 FD E7 D0 E72A F7 60 53 E72D FC E7 D0 E730 BC E7 D2 E733 10 83 10 00 E737 39	LDB BSR LDD STD STB LDD CMPX CMPD RTS	#\$E0 \$E797 #\$C066 \$E7D0 \$6053 \$E7D0 \$E7D2 #\$1000		E785	20 F5  FC 5F F6  ED 48  86 F0  AE 5E  33 41  26 02  86 F8	ANDB BRA  LDD STD LDA LDX LEAU BNE LDA RTS	#\$FE \$E77C \$5FF6 \$08,U #\$F0 -\$02,U \$61,U \$E796 #\$F8	Passe en RAMB
E738 8D EA E73A 26 FC E73C 39	BSR BNE RTS	\$E724 \$E738		E797	EA 58	ORB	-\$08,U	
E73D E6 58 E73F E7 24 E741 F6 60 53	LDB STB LDB	-\$08,U \$04,Y \$6053		E79B E79D	20 OB	BSR LDA BRA	\$E73F #\$F8 \$E7AA	
E744 2B 04 E746 8D DC E748 26 FC E74A CC C1 00	BMI BSR BNE LDD	\$E74A \$E724 \$E746 #\$C100		E79F E7A1 E7A3	8D E4	BSR BSR BRA	\$E73D \$E787 \$E7AA	
E74D FD E7 D0 E750 CC 40 E6 E753 FD E7 D0 E756 F7 60 53 E759 39	STD LDD STD STB RTS	\$E7D0 #\$40E6 \$E7D0 \$6053		E7AA	BD E0 C3	BSR JSR PSHS JMP	\$E73D \$E0C3 A \$E183	
E75A 31 4A E75C FE 5F F4 E75F A6 C0 E761 4C E762 44 E763 AE A1 E765 AF C1 E767 4A E768 26 F9	LEAY LDU LDA INCA LSRA LDX STX DECA BNE	\$0A,U \$5FF4 ,U+ ,Y++ ,U++ \$E763	Initialise registres	E7AF E7B1 E7B3 E7B6 E7B8 E7BA E7BC E7BE E7BF	34 04 BD E1 0E A8 E0 25 05 A1 58 27 01 43	LDB PSHS JSR EORA BCS CMPA BEQ COMA RTS	#\$E0 B \$E10E ,\$+ \$E7BF -\$08,U \$E7BF	
E76A 20 04	BRA	\$E770	inicialise registres	1				

### **SOURCES**

Manuel de l'assembleur 6809 du TO7 / TO7-70 par Michel Weissberger (CEDIC NATHAN)

Désassemblage des ROM du TO8D par Dominique Van Den Broeck

Microcomputer Components - Data Catalog 1986/87 (SIEMENS)

SY6591/SY6591A Floppy Disk Controller (FDC) (Synertek)

SY1791-02/SY1793-02 Floppy Disk Controller (FDC) (Synertek)

FD179X-02 floppy disk formatter/controller family (Western Digital Corporation)

WD1691 floppy support logic (F.S.L.) (Western Digital Corporation)

Le contrôleur de floppy WD1770 Western Digital (Fiche n°18 - Micro-Systèmes janvier 1986)

Télé/ordinateur système TO9 (Documentation technique SAVEMA)

Télé/ordinateur système TO7-TO7.70-MO5 (Documentation technique SAVEMA)

Extension MO5 (Documentation technique SAVEMA)

Manuel technique des TO8, TO9 et TO9+ par Jean-Claude Mariaccia et Olivier Savin (CEDIC/NATHAN)

Le livre du lecteur de disquette AMIGA (Micro Application)

Lecteur / enregistreur de disquette DD90-352 (Documentation technique COFADEL)

Micro ordinateur MO5 NR (Documentation technique COFADEL)

Documentation technique du TMS 9900 Floppy Disk Controller

Guide du TO8D par Thomson/COFADEL (CEDIC NATHAN)