# Sistemas Operacionais

4º período

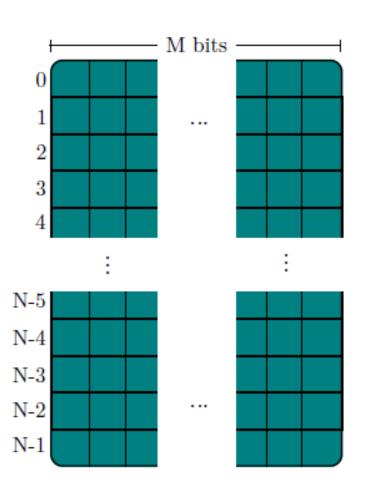
Professora: Michelle Hanne



A memória é composta de células (N), que por sua vez possui uma capacidade em bits (M)

N linhas (células) e M colunas (bits): N × M.

- 1) Memória com 64K células de 8 bits cada uma.
- a) Qual a capacidade da memória?



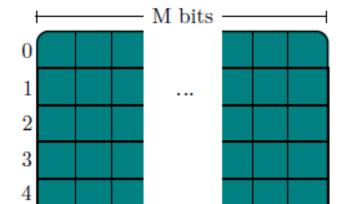


- 1) Memória com 64K células de 8 bits cada uma.
- a) Qual a capacidade da memória?

$$T=N \times M$$
 (em bits)

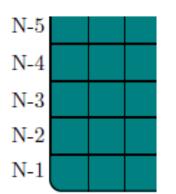
$$T = 2^6 x \ 2^{10} x \ 2^3 = 2^{19} = 512 k bits$$

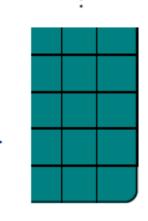
Em bytes=512.000/8=64.000 bytes



M= 8 bits

 $N = 64 * 2^{10} = 64.000$  células





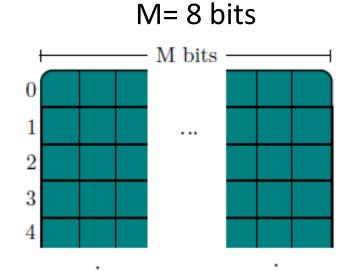


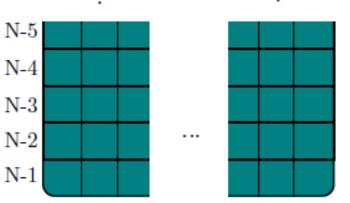
- 1) Memória com 64K células de 8 bits cada uma.
- b) Quantas linhas de endereço devem ser utilizadas?

N corresponde as linhas

(células), ou seja,  $2^6x \ 2^{10} = 2^{16}$  linhas de endereço (65.536)

 $N = 64 * 2^{10} = 64.000$  células







c) Qual o número mínimo de bits que o barramento de endereços e de dados devem ter, supondo que duas células são acessadas em cada operação de leitura/ou escrita?

# Barramento de Endereço:

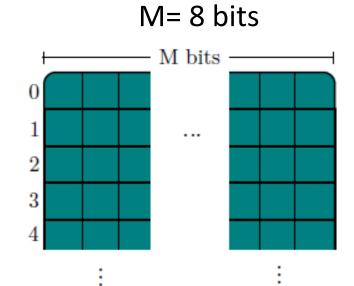
Se temos 64 K células=  $2^6x$   $2^{10}$  =  $2^{16}$ , teremos 16 bits para o barramento de endereços.

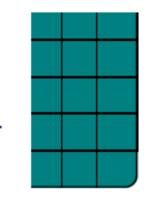
## **Barramento de Dados:**

Se em cada acesso à memória, duas células são N-3 transferidas, então o barramento de dados deve terN-2 o tamanho igual a **16 bits(8 bits\*2)** 

 $N = 64 * 2^{10} = 64.000$  células

N-4

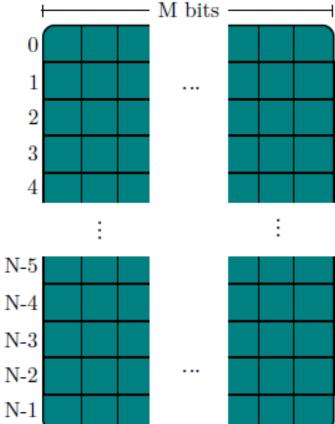






d) Qual o maior endereço da Memória e qual a capacidade da Memória em KBytes?

O maior endereço da Memória é  $N-1=\mathbf{2^{16}}-1=65.535$ Capacidade da Memória = **64.000 bytes = 62,5 Kbytes** 



M= 8 bits

$$N = 64 * 2^{10} = 64.000$$
 células