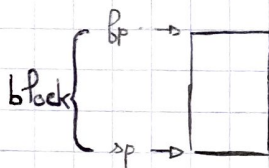


Fiche CMP2

HIR/LIR = High/Low Intermediate Representation

- ↳ Insertion/Suppression de nouveaux langages
- ↳ Connection debugs
- ↳ Evite de faire un grand pas

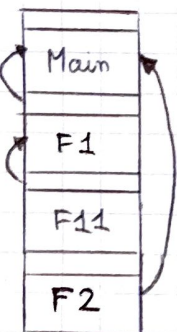


fp = frame pointer
sp = stack pointer

Variable temporaire = stocke les étapes d'un calcul

Block d'activation = stocke les variables, registre @ de retour → Une instance d'exéc

Non-local variable = utilise des static links du block à son parent



Calling conventions (HIR) = preserve fp, sp, allocate the frame, handle static link, receive args

Traduction des instructions = Linéariser programme → Checker si 2 arbres sont commutables pour limiter sauvegarde des temporaires. Sous arbres "pu" si variables const ou read-only

Basic block: Commence par un label / Finit par un jump

Avoir moins de jump possible: Réorganiser les blocks

Algo: - Passer les blocks en basic blocks

* Label temp
jump false

- "Ajouter" le block de départ/prochain block

- Si fini par un jump

- Si block dst dispo, on ajoute

- Sinon on en prend un autre

- Si fini par un cjump

- Si block false dispo, on ajoute

- Si block false non-dispo mais true oui, on flip la condition et on ajoute (true)

- Sinon on crée un label temp * où le cjump va aller dessus

CISC : très haut niveau mais instructions ont un coût variable

RISC : simple, peu d'instruction mais pipeline peut causer du delay

IF = Instruction Fetch → ID = Instruction Decode → EX = Execute → MA = Memory Access → WB = Write Back

Livres: Transforme le texte en un graphe et on va colorier les arcs pour chaque variable livrer

$in[n] = use[n] \cup (out[n] \setminus def[n])$

$out[n] = \bigcup_{s \in succ[n]} in[s]$

Antuces: ds in ipy a tjrs l'usage → parfait pour démanier
- démanier par la fin est plus rapide même pas suivre
- technique du coeur

a := 0
b := a + 1
c := c + b
a := b * 2
a < N
return c

| use | def | in | out | in | out |
|------|-----|------|------|------|------|
| | a | c | a, c | c | a, c |
| a | b | a, c | b, c | a, c | b, c |
| b, c | c | b, c | b, c | b, c | b, c |
| b | a | b, c | a, c | b, c | a, c |
| a | | a, c | c | a, c | a, c |
| c | | c | | c | |

2 étapes ⇒ Colorier les arcs

Data flow analysis:

gen = statement qui génère (par les jumps, goto...) | $begin[n] = \bigcup end[p] \quad p \in pred[n]$
 kills = statement qui invalide le gen | $end[n] = gen[n] \cup (begin[n] \setminus kills[n])$

| | gen | kills | begin | end | begin | end | begin | end |
|------------------|-----|-------|-------|------|---------|---------|---------|---------|
| a := 5 | 1 | 6 | 1 | 1 | 1 | 1 | 1 | 1 |
| c := 1 | 2 | 4, 7 | 1 | 1, 2 | 1 | 1, 2 | 1 | 1, 2 |
| if c > a goto L2 | | | 1, 2 | 1, 2 | 1, 2, 4 | 1, 2, 4 | 1, 2, 4 | 1, 2, 4 |
| c := c + 1 | 4 | 2, 7 | 1, 2 | 4, 1 | 1, 2, 4 | 1, 4 | 1, 2, 4 | 1, 4 |
| goto L1 | | | 4, 1 | 4, 1 | 1, 4 | 1, 4 | 1, 4 | 1, 4 |
| a := c - a | 6 | 1 | 4, 1 | 6, 4 | 1, 4 | 4, 6 | 1, 2, 4 | 2, 4, 6 |
| c := 0 | 7 | 2, 4 | 6, 4 | 6, 7 | 4, 6 | 6, 7 | 2, 4, 6 | 6, 7 |

Colorier le graphe: - Tu relieras un nœud à (nœuds - 1) arêtes
 - Tu peux merger 2 nœuds consécutifs qui terminent à (nœuds - 1) arêtes safety

- Quand on ne peut pas décider on fait le tableau de spill parity

| use + def has loop | use + def in loop | degree | spill parity |
|-----------------------|----------------------|--------|--------------|
|-----------------------|----------------------|--------|--------------|

$spill\ parity = (has\ loop + in\ loop \times 10) // degree$

On sacrifie la variable avec le spill parity le plus petit sur la stack

- On remplace variable par son registre
- On retire les lignes inutiles

Graphes de dépendance: - Une instruction = 1 nœud
 - 1 dépendance = 1 arc
 • 0 = WAW, WAR
 • 1 = RAW
 • 2 = RAR
 } Construction W = write, R = read

Donne l'ordre d'exécution
 - On "lève" en premier les nœuds sans prédécesseurs avec le + gros poids
 - Si 2 nœuds m'ont le même poids, on prend celui plus éloigné de ses prédécesseurs