

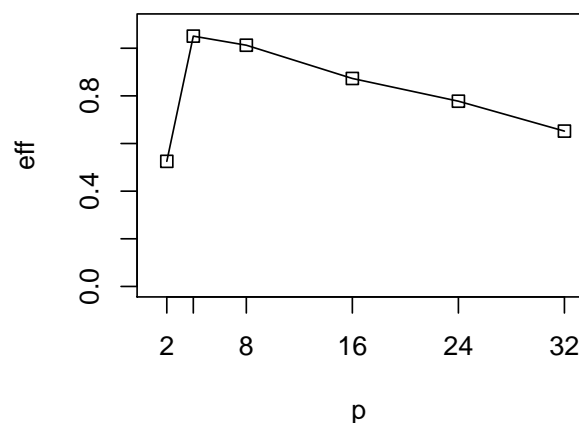
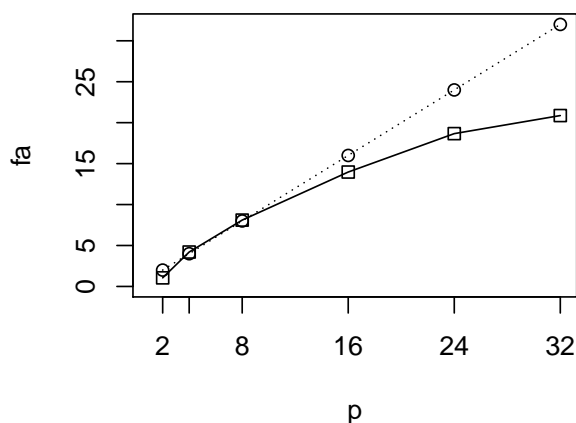
Aplicación, Parte 1

Mikel Dalmau, Jose Ángel Gumiel

11 de Mayo de 2016

Tabla con las medias de tiempos de 5 ejecuciones, para distintos números de procesadores, utilizando el fichero card.

Proc.	$\overline{T_{ex}}(s)$	speed-up	efficiency
serial	2500	-	-
2	2380.11	1.05	0.53
4	594.79	4.2	1.05
8	308.6	8.1	1.01
16	178.96	13.97	0.87
24	133.96	18.66	0.78
32	119.81	20.87	0.65



Los anteriores gráficos muestran los factores de aceleración y eficiencia medias obtenidos para cada número de procesadores.

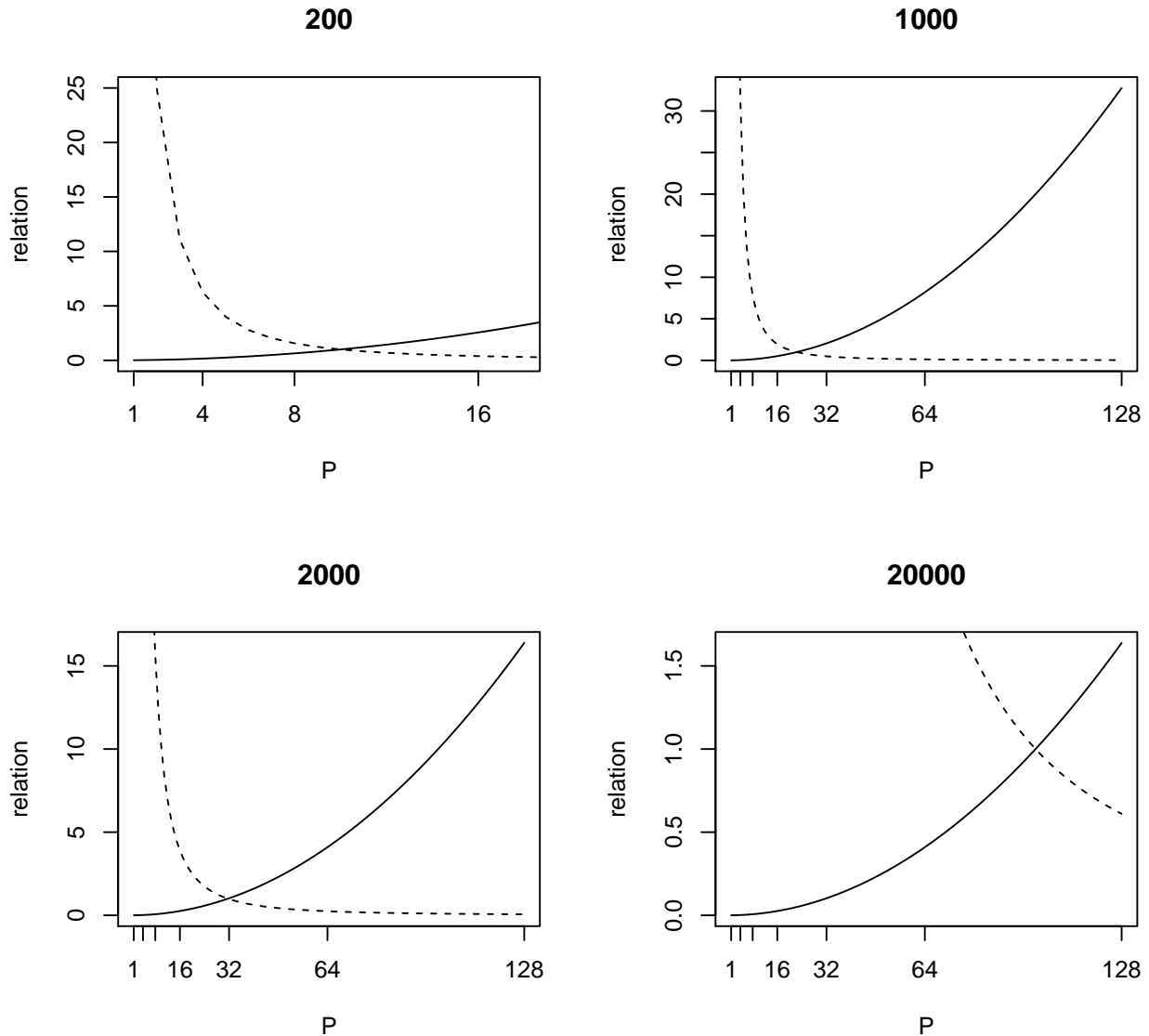
Para mejorar la eficiencia con muchos procesos es necesario, o bien aumentar las dimensiones de la placa o bien cambiar la definición de frontera. También puede mejorarse la eficiencia aprovechando los tiempos de espera de la comunicación para realizar cálculos como se ha indicado en clase.

El coste de la comunicación es lineal con P , se comunican $2P$ filas en total, cuantos más procesos intervengan en el cálculo el número de filas a procesar será menor y por lo tanto la relación entre filas a comunicar / filas a procesar será mayor, lo que explica la reducción de la eficiencia.

Para n filas y P procesadores,

$$\frac{\text{filas a comunicar}}{\text{filas a procesar}} = \frac{2P}{n/P} = \frac{2P^2}{n}, \quad n \gg P$$

Dado un número de filas n , podemos hallar el número de Procesadores que minimizan dicha relación. La línea continua representa el crecimiento del coste de la comunicación frente al coste del procesado e inversamente la línea de puntos es el coste de procesar frente al coste de comunicación.



El problema de este modelo es que no tiene en cuenta el tamaño de la fila y su posible influencia en el funcionamiento de la máquina, ya sea por los accesos costosos a memoria principal u otros factores, también ignora los costes de comunicación o el estado de la red, por lo que de elegir algún número P habría de estar siempre a la izquierda del punto de cruce, para dedicar así más trabajo a procesar.