

- 1. Podłączyć element IC2 ROM 32KB (adres początkowy 0000H) do procesora Z-80
- 2. Podłączyć pamięci SRAM IC3 i IC4 64Kx4bit (adres początkowy 8000H) do procesora Z-80 jako pamięć stronicowaną 2x32KB wybieraną bitem D0 układu IC5.
- 3. Zaprojektować układ I/O adresowy elementu IC5 - 10H



