Vyšší odborná škola a Střední průmyslová škola elektrotechnická Božetěchova 3, Olomouc Laboratoře elektrotechnických měření

PROTOKOL MIT

Název úlohy

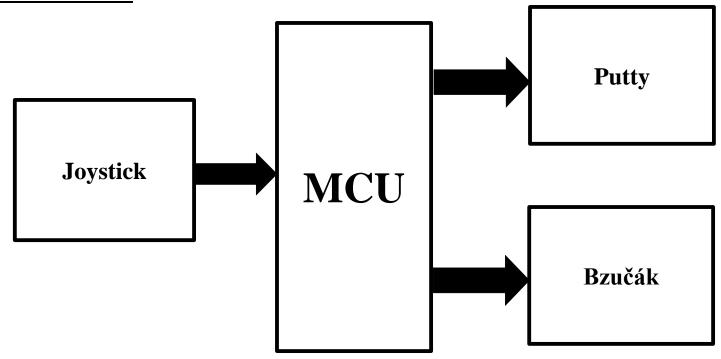
Joystick s bzučákem

Zadání

- 1. Vytvořit program, který bude vypisovat polohu joysticku v putty
- 2. Při stisku joysticku začne bzučák bzučet na určené frekvenci

Poř. č. Příjmení a jméno Kocian David			Třída 4.B	Skupina 1	Školní rok 202	1/22	
Datum odevzdání		Počet listů	příprava	Klasifikace měření protokol obhajoba		obhajoba	
		26.4.2021	5	рпртача	merem	рготоког	Obliajoba
Protokol o měření obsahuje:			blokové schéma		vývojoví diagram		
		slovní popis funkce		závěr			
			schéma				
výpis			výpis progra	mu			

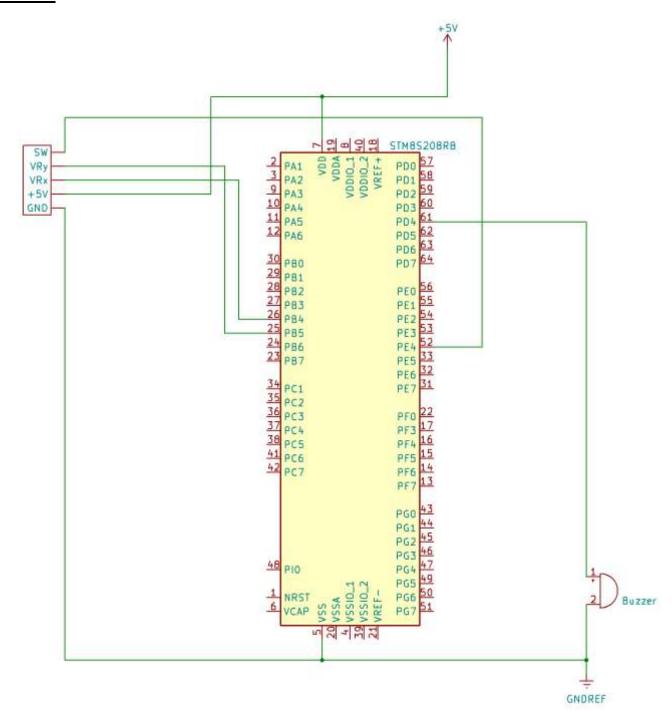
Blokové schéma:



<u>Slovní popis funkce:</u> Jako výstup se do putty vypisuje aktuální poloha joystiku na osách X a Y. Po stisknutí joystiku se zapne pasivní bzučák na určené frekvenci.

Jméno: David Kocian	Třída: 4.B		List: 2/7
---------------------	------------	--	-----------

Schéma:



Program:

```
main.c:
#include "stm8s.h"
#include "milis.h"
#include "spse_stm8.h"

/*#include "delay.h"*/
// #include <cstdint>
#include <stdio.h>
#include "stm8s_adc2.h"
#include "uart1.h"
```

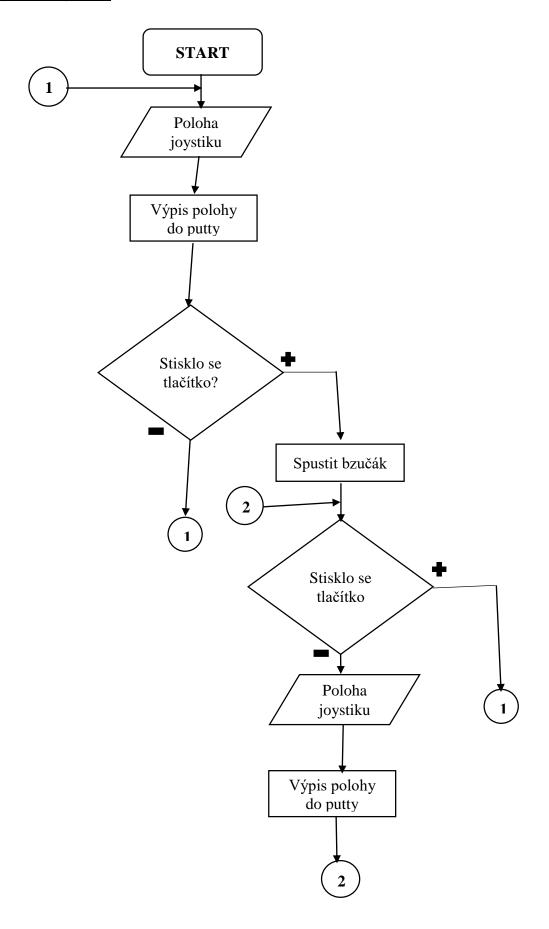
Jméno: David Kocian	Třída: 4.B		List: 3/7
---------------------	------------	--	-----------

```
#define ISOC99 SOURCE
#define GNU SOURCE
#define LED PORT GPIOC
#define LED PIN GPIO PIN 5
#define LED HIGH GPIO WriteHigh(LED PORT, LED PIN)
#define LED LOW GPIO WriteLow(LED PORT, LED PIN)
#define LED REVERSE GPIO WriteReverse(LED PORT, LED PIN)
#define BTN PORT GPIOE
#define BTN PIN GPIO PIN 4
#define BTN PUSH (GPIO ReadInputPin(BTN PORT, BTN PIN) == RESET)
void setup(void)
    CLK HSIPrescalerConfig(CLK PRESCALER HSIDIV1); // taktovani MCU na
16MHz
    GPIO Init (LED PORT, LED PIN, GPIO MODE OUT PP LOW SLOW);
    GPIO Init (BTN PORT, BTN PIN, GPIO MODE IN FL NO IT);
    init milis();
    init uart1();
    TIM2 TimeBaseInit(TIM2 PRESCALER 4, 7000 - 1);
TIM2 OC1Init(TIM2 OCMODE PWM1, TIM2 OUTPUTSTATE ENABLE, 3000, TIM2 OCPOLARITY HI
GH);// inicializujeme kanál 1 (TM2 CH1)
    TIM2 OC1PreloadConfig(ENABLE);
    TIM2 Cmd(ENABLE);
 // inicializace ADC //
    // na pinech/vstupech ADC IN2 (PB4) a ADC IN3 (PB5) vypneme vstupní
buffer
    ADC2 SchmittTriggerConfig(ADC2 SCHMITTTRIG CHANNEL4, DISABLE);
    ADC2 SchmittTriggerConfig(ADC2 SCHMITTTRIG CHANNEL5, DISABLE);
    // při inicializaci volíme frekvenci AD převodníku mezi 1-4MHz při 3.3V
    // mezi 1-6MHz při 5V napájení
    // nastavíme clock pro ADC (16MHz / 4 = 4MHz)
    ADC2 PrescalerConfig(ADC2 PRESSEL FCPU D4);
    // volíme zarovnání výsledku (typicky vpravo, jen vyjmečně je výhodné
vlevo)
    ADC2 AlignConfig(ADC2 ALIGN RIGHT);
    // nasatvíme multiplexer na některý ze vstupních kanálů
    ADC2 Select Channel (ADC2 CHANNEL 4);
    // rozběhneme AD převodník
    ADC2 Cmd(ENABLE);
    // počkáme než se AD převodník rozběhne (~7us)
    ADC2 Startup Wait();
}
int main (void)
    uint32 t time = 0;
    uint8 t aktual stav = 0;
```

```
uint8 t minuly stav = 0;
   uint8 t stav bzucaku = 0;
   uint16 t ADCx;
   uint16 t ADCy;
   setup();
   while (1) {
       if (milis() - time > 50) {
           time = milis();
           ADCx = ADC get(ADC2 CHANNEL 4);
           ADCy = ADC_get(ADC2_CHANNEL_5);
           printf("osa x = %d osa y = %d\n\r", ADCx, ADCy);
       }
       if (BTN_PUSH) {
           aktual stav = 1;
       }
       else{
          aktual stav = 0;
       if (aktual stav == 1 && minuly stav == 0) {
           LED REVERSE;
           if (stav_bzucaku == 0) {
               TIM2 SetCompare1 (4000);
               stav bzucaku = 1;
           }
           else{
               TIM2 SetCompare1(0);
               stav_bzucaku = 0;
           }
       }
       minuly_stav = aktual_stav;
   }
               ----- Assert ------
#include "__assert__.h"
```

*/

Vývojoví diagram:



Jméno: David Kocian Třída: 4.B	List: 6/7
--------------------------------	-----------

Závěr:Projekt se mi podařilo úspěšně zprovoznit a naučil jsem se pracovat s výstupem přes UART a zároveň jak funguje passivní bzučák

Třída: 4.B

Jméno: David Kocian

List: 7/7