

# Subject Name (Gujarati)

1333202 -- Summer 2024

Semester 1 Study Material

Detailed Solutions and Explanations

## પ્રશ્ન 1(અ) [3 ગુણ]

8051 માઇકોકૂટ્રોલરના સામાન્ય ફીચર્સની યાદી બનાવો.

### જવાબ

ટેબલ: 8051 માઇકોકૂટ્રોલરના સામાન્ય ફીચર્સ

ફીચર	વર્ણન
On-chip Oscillator	બિલ્ટ-ઇન કલોક જનરેટર સર્કિટ
Program Memory	કોડ સ્ટોરેજ માટે 4KB આંતરિક ROM
Data Memory	128 bytes આંતરિક RAM
I/O Ports	4 દ્વિદિશીય 8-bit પોર્ટ્સ (P0-P3)
Timers/Counters	બે 16-bit Timer/Counter યુનિટ્સ
Serial Port	Full duplex UART કમ્યુનિકેશન
Interrupts	પ્રાથમિકતા સાથે 5 interrupt સોટો
SFRs	કંટ્રોલ માટે Special Function Registers

### મેમરી ટ્રીક

"On Program Data I/O Timers Serial Interrupts SFRs"

## પ્રશ્ન 1(બ) [4 ગુણ]

T-State, Machine Cycle, Instruction Cycle અને Opcode ની વ્યાખ્યા આપો.

### જવાબ

ટેબલ: માઇકોપ્રોસેસર ટાઈમિંગ વ્યાખ્યાઓ

શફ્ટ	વ્યાખ્યા	અવધિ
T-State	સિસ્ટમ કલોકનો એક સમયગાળો	મૂળભૂત ટાઈમિંગ યુનિટ
Machine Cycle	એક મેમરી ઓપરેશન પૂરું કરવાનો સમય	3-6 T-states
Instruction Cycle	instruction fetch, decode અને execute કરવાનો સમય	1-4 Machine cycles
Opcode	instruction પ્રકાર દર્શાવતો operation કોડ	1-3 bytes

- T-State:** માઇકોપ્રોસેસર ઓપરેશનનો સૌથી નાનો સમય એકમ
- Machine Cycle:** મેમરી એક્સેસ માટે અનેક T-states ધરાવે છે
- Instruction Cycle:** સંપૂર્ણ instruction execution નો સમય
- Opcode:** વિશિષ્ટ instruction ઓળખતો બાઇનરી કોડ

### મેમરી ટ્રીક

"Time Machine Instruction Operation"

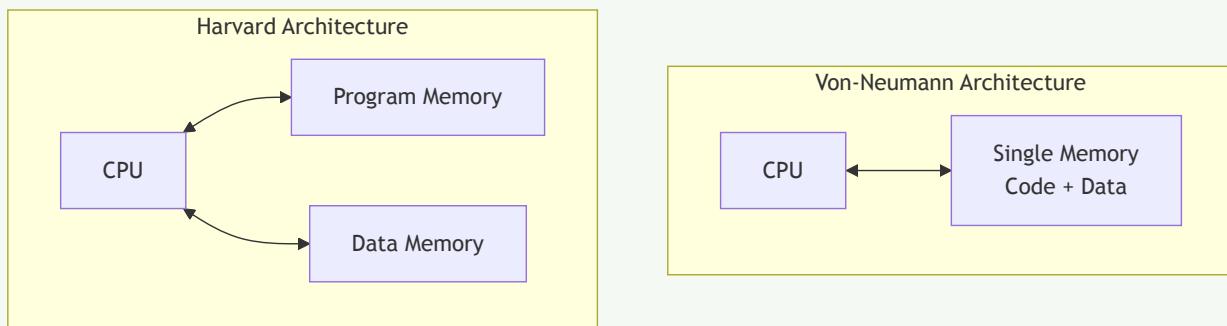
## પ્રશ્ન 1(ક) [7 ગુણ]

Von-Neumann અને Harvard Architecture ની સરખામણી કરો.

## જવાબ

### ટેબલ: Von-Neumann vs Harvard Architecture સરખામણી

પરિમાણ	Von-Neumann	Harvard
<b>Memory Organization</b>	કોડ અને ડેટા માટે એક જ મેમરી	કોડ અને ડેટા માટે અલગ મેમરી
<b>Bus Structure</b>	એક જ bus સિસ્ટમ	ડયુઅલ bus સિસ્ટમ
<b>Speed</b>	bus sharing થી ધીમી	parallel access થી ઝડપી
<b>Cost</b>	ઓછી કિંમતે અમલીકરણ	ડયુઅલ મેમરી થી વધારે કિંમત
<b>Flexibility</b>	વધારે flexible મેમરી ઉપયોગ	ઓછી flexibility, નિશ્ચિત allocation
<b>Examples</b>	8085, x86 processors	8051, DSP processors



#### મુખ્ય તફાવતો:

- **Memory Access:** Von-Neumann sequential access, Harvard simultaneous access
- **Performance:** embedded applications માટે Harvard ઝડપી છે
- **Applications:** general computing માટે Von-Neumann, real-time systems માટે Harvard

## મેમરી ટ્રીક

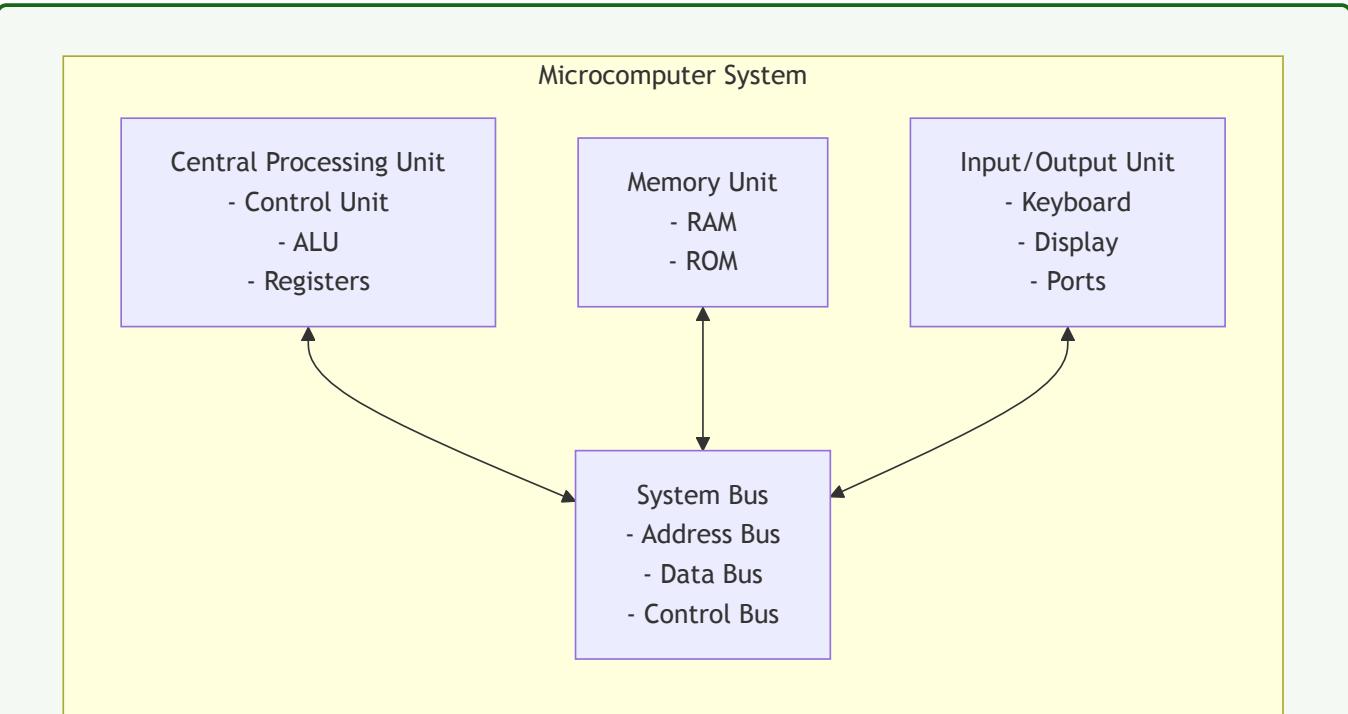
“Von-Single Harvard-Dual”

### પ્રશ્ન 1(ક) OR [7 ગુણ]

Microcomputer System ને block diagram સાથે સમજાવો.

## જવાબ

Microcomputer System ના ઘટકો:



### ટેબલ: Microcomputer System ના ઘટકો

ઘટક	કાર્ય	ઉદાહરણો
<b>CPU</b>	કેન્દ્રીય પ્રોસેસિંગ અને નિયંત્રણ	8085, 8086
<b>Memory</b>	પ્રોગ્રામ અને ડેટા સ્ટોરેજ	RAM, ROM, EPROM
<b>I/O Unit</b>	બાહ્ય દુનિયા સાથે interface	Keyboard, Display
<b>System Bus</b>	ડેટા ટ્રાન્સફર માર્ગ	Address, Data, Control

- **CPU**: instructions execute કરે છે અને સિસ્ટમ ઓપરેશન control કરે છે
- **Memory**: પ્રોસેસિંગ માટે programs અને data store કરે છે
- **I/O**: બાહ્ય devices સાથે કમ્પ્યુનિકેશન પૂરું પાડે છે
- **Bus**: ડેટા ટ્રાન્સફર માટે બધા components ને જોડે છે

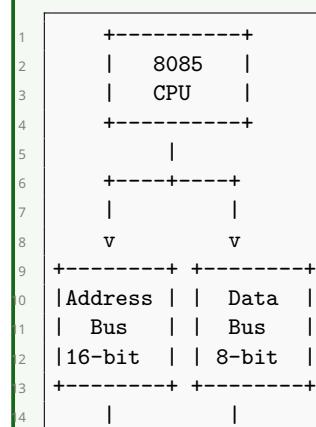
### મેમરી ટ્રીક

“CPU Memory I/O Bus”

### પ્રશ્ન 2(અ) [3 ગુણ]

8085 Microprocessor માં Bus organization દરે.

#### જવાબ



```

5      v      v
6      +-----+
7 |Memory| | I/O |
8 |System | |Devices|
9 +-----+ +-----+

```

### ટેબલ: 8085 Bus Organization

Bus પ્રકાર	Width	કાર્ય
<b>Address Bus</b>	16-bit	મેમરી addressing (64KB)
<b>Data Bus</b>	8-bit	ડેટા ટ્રાન્સફર
<b>Control Bus</b>	Multiple	કંટ્રોલ સિગનલ્સ

### મેમરી ટ્રીક

“Address Data Control”

### પ્રશ્ન 2(બ) [4 ગુણ]

8085 માં ઉપયોગમાં લેવાતા Flags ની સૂચી બનાવો અને દરેક flag નું કાર્ય સમજાવો.

### જવાબ

#### ટેબલ: 8085 Flags Register

Flag	નામ	Bit Position	કાર્ય
S	Sign	D7	પરિણામ નકારાત્મક હોય તો set
Z	Zero	D6	પરિણામ શૂન્ય હોય તો set
AC	Auxiliary Carry	D4	bit 3 થી 4 માં carry હોય તો set
P	Parity	D2	પરિણામમાં even parity હોય તો set
CY	Carry	D0	carry/borrow થાય તો set

```

1 D7 D6 D5 D4 D3 D2 D1 D0
2 +---+---+---+---+---+---+
3 | S | Z | - | AC | - | P | - | CY |
4 +---+---+---+---+---+---+

```

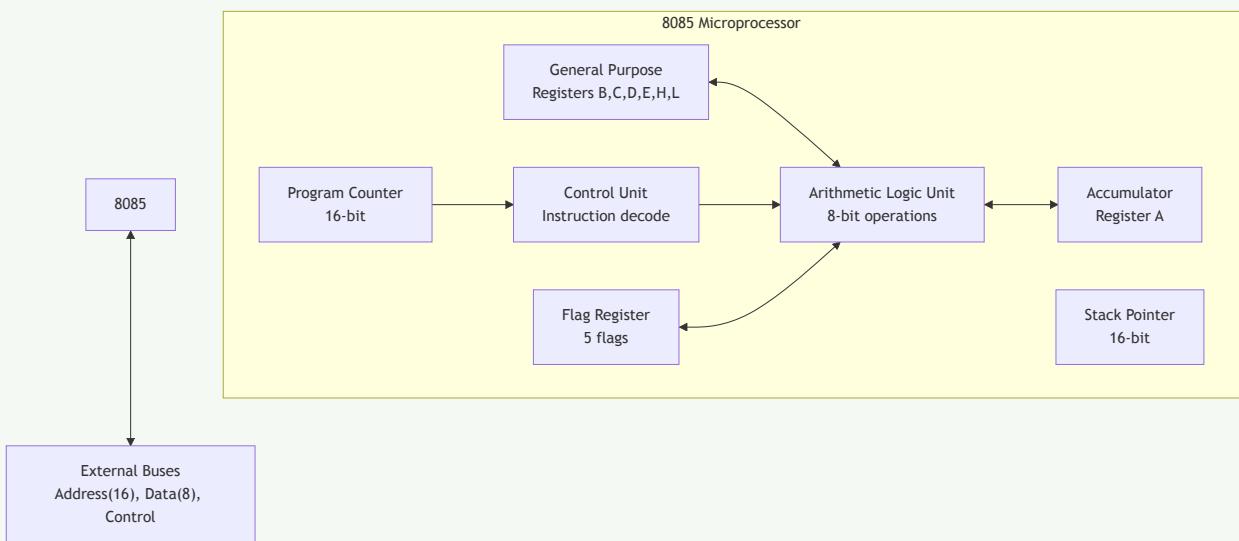
- **Sign Flag:** નકારાત્મક પરિણામ દર્શાવે છે (MSB = 1)
- **Zero Flag:** arithmetic પરિણામ શૂન્ય થાય ત્યારે set થાય છે
- **Auxiliary Carry:** BCD arithmetic operations માટે ઉપયોગ થાય છે
- **Parity Flag:** પરિણામમાં 1's ની સમ સંખ્યા તપાસે છે
- **Carry Flag:** arithmetic operations માં overflow દર્શાવે છે

### મેમરી ટ્રીક

“Sign Zero Auxiliary Parity Carry”

### પ્રશ્ન 2(ક) [7 ગુણ]

8085 નો Block Diagram દરેરો અને સમજાવો.



ટેબલ: 8085 Block Components

Block	કાર્ય	Size
<b>ALU</b>	Arithmetic અને logical operations	8-bit
<b>Accumulator</b>	operations માટે પ્રાથમિક register	8-bit
<b>Registers</b>	ડેટા સ્ટોરેજ (B,C,D,E,H,L)	દરેક 8-bit
<b>Program Counter</b>	આગલી instruction તરફ point કરે છે	16-bit
<b>Stack Pointer</b>	stack ના top તરફ point કરે છે	16-bit
<b>Control Unit</b>	Instruction decode અને control	-

- **Data Flow:** PC દ્વારા instructions fetch, CU દ્વારા decode, ALU માં execute
- **Register Operations:** Accumulator ALU સાથે કાર્ય કરે છે, બીજા registers ડેટા store કરે છે
- **Address Generation:** PC અને SP 16-bit addresses આપે છે
- **Control Signals:** CU timing અને control signals generate કરે છે

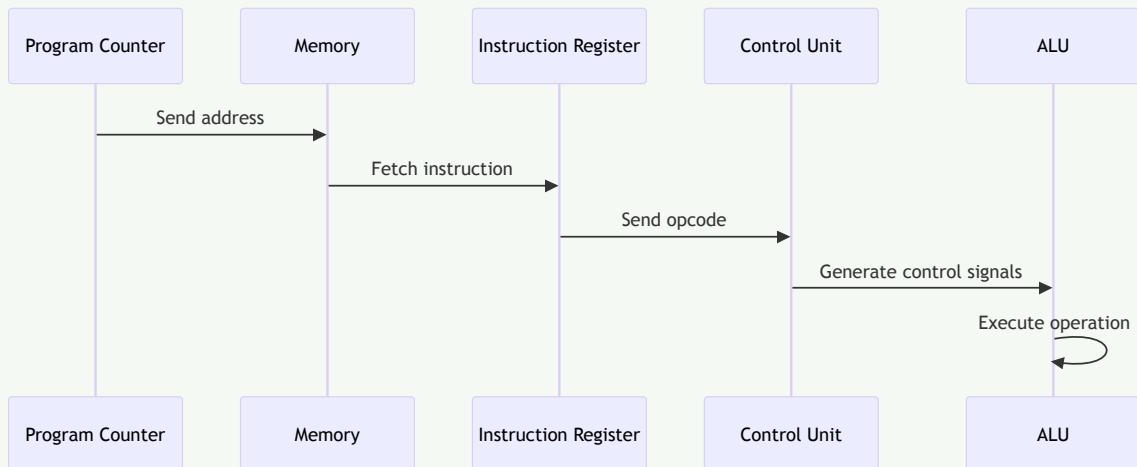
### મેમરી ટ્રીક

"ALU Accumulator Registers Program Stack Control"

### પ્રશ્ન 2(અ) OR [3 ગુણ]

Microprocessor માં Instruction Fetching, Decoding અને Execution Operation સમજાવો.

## જવાબ



### ટેબલ: Instruction Cycle Phases

Phase	Operation	Duration
Fetch	મેમરીમાંથી instruction મેળવો	1 machine cycle
Decode	Instruction opcode નું અર્થધટન	Execute નો ભાગ
Execute	જરૂરી operation કરો	1-3 machine cycles

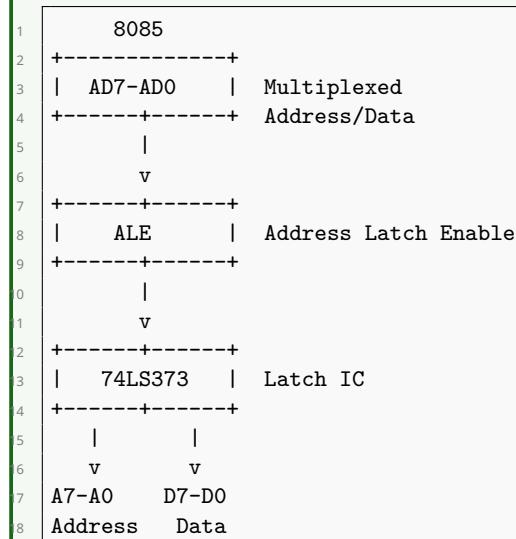
## મેમરી ટ્રીક

“Fetch Decode Execute”

### પ્રશ્ન 2(બ) OR [4 ગુણ]

8085 માં Lower order Address અને Data lines નું Demultiplexing શું છે? આફ્ટિની મદદથી સમજાવો.

## જવાબ



### Demultiplexing Process:

- **ALE Signal:** address અને data ના વિભાજનને control કરે છે
- **Latch IC:** ALE high હોય ત્યારે 74LS373 address store કરે છે
- **Timing:** પહેલાં address આવે છે, પછી same lines પર data આવે છે

### ટેબલ: Demultiplexing Components

Component	કાર્ય	Timing
ALE	Address Latch Enable signal	T1 દરમિયાન high
74LS373	Octal latch IC	A7-A0 store કરે છે
AD7-AD0	Multiplexed lines	પહેલા Address પછી Data

### મેમરી ટ્રીક

“Address Latch Enable Demultiplexes Lines”

## પ્રશ્ન 2(ક) OR [7 ગુણ]

8085 નો Pin Diagram દોરો અને સમજાવો.

### જવાબ

8085 PIN DIAGRAM		
1	+-----+	
X1   1	40   VCC	
X2   2	39   HOLD	
RST   3	38   HLDA	
SOD   4	37   CLK	
SID   5	36   RESET IN	
TRAP   6	35   READY	
RST7   7	34   IO/M	
RST6   8	33   S1	
RST5   9	32   RD	
INTR   10	31   WR	
INTA   11	30   ALE	
ADO   12	29   S0	
AD1   13	28   A15	
AD2   14	27   A14	
AD3   15	26   A13	
AD4   16	25   A12	
AD5   17	24   A11	
AD6   18	23   A10	
AD7   19	22   A9	
VSS   20	21   A8	
21	+-----+	

### ટેબલ: 8085 Pin કાર્યો

Pin Group	કાર્ય	Count
Address Bus	A8-A15 (ઉચ્ચ કમ)	8 pins
Address/Data	AD0-AD7 (Multiplexed)	8 pins
Control Signals	ALE, RD, WR, IO/M	4 pins
Interrupts	TRAP, RST7.5, RST6.5, RST5.5, INTR	5 pins
Power	VCC, VSS	2 pins
Clock	X1, X2, CLK	3 pins

- **Address Lines:** 16-bit addressing ક્ષમતા (64KB)
- **Data Lines:** 8-bit ડેટા ટ્રાન્સફર
- **Control Lines:** મેમરી અને I/O ઓપરેશન કંટ્રોલ
- **Interrupt Lines:** હાર્ડવેર interrupt handling

### મેમરી ટ્રીક

“Address Data Control Interrupt Power Clock”

### પ્રશ્ન 3(અ) [૩ ગુણ]

8051 નો IP SFR દોરો અને દરેક bit નું કાર્ય સમજાવો.

જવાબ

1	IP Register (Interrupt Priority) - Address B8H											
2	MSB				LSB							
3	+	-	+	-	+	-	+	-	+	-	+	
4		-		-		-		PT2	PS	PT1	PX1	PX0
5	+	-	+	-	+	-	+	-	+	-	+	-
6	D7	D6	D5	D4	D3	D2	D1	DO				

## ટેબલ: IP Register Bit કાર્યો

Bit	नाम	कार्य
D4	PT2	Timer 2 interrupt priority
D3	PS	Serial port interrupt priority
D2	PT1	Timer 1 interrupt priority
D1	PX1	External interrupt 1 priority
D0	PX0	External interrupt 0 priority

- **Priority Levels:** 1 = High priority, 0 = Low priority
  - **Default:** બધા interrupts low priority (00H)
  - **Usage:** High priority interrupt માટે bit 1 કરો

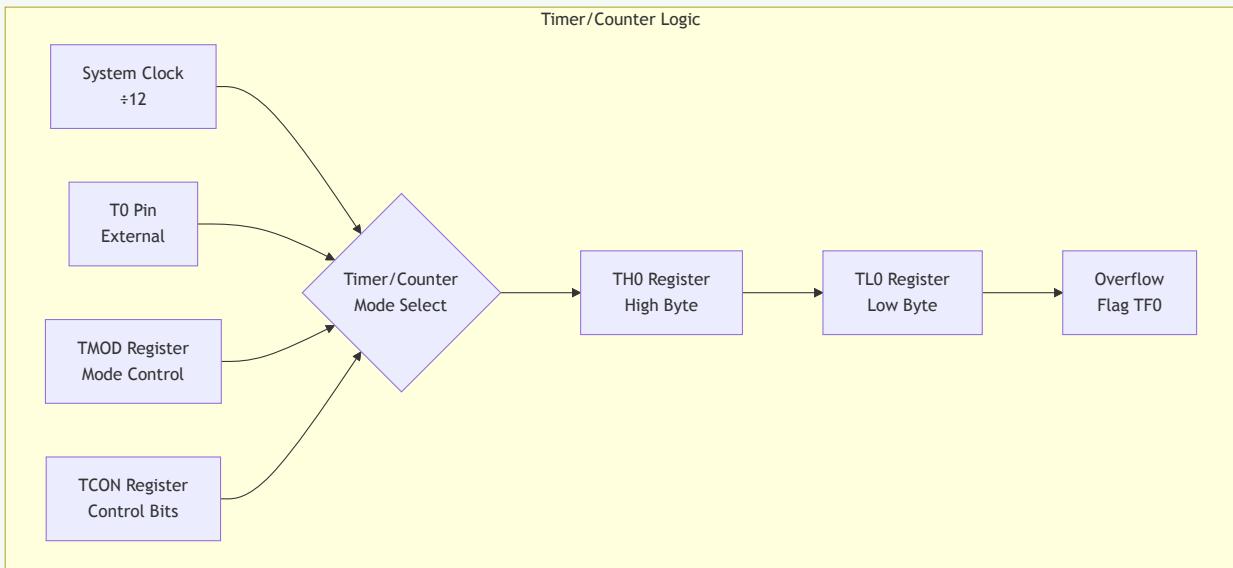
ਪੰਜਾਬ

“Timer2 Serial Timer1 External1 External0”

### પ્રશ્ન 3(બ) [4 ગુણ]

8051 માટે Timer/Counter Logic diagram દરો અને સમજાવો.

ଜ୍ଵାବୁ



## ટેબલ: Timer Components

Component	कार्य	Size
<b>TH0/TL0</b>	Timer 0 high/low byte registers	दोनों 8-bit
<b>TMOD</b>	Timer mode register	8-bit

<b>TCON</b>	Timer control register	8-bit
<b>TF0</b>	Timer 0 overflow flag	1-bit

- **Clock Source:** આંતરિક (system clock/12) અથવા બાધ્ય (T0 pin)
  - **Operation:** લોડ કરેલા મૂલ્યથી FFH સુધી count કરે છે
  - **Overflow:** TF0 flag set કરે છે અને interrupt generate કરે છે
  - **Modes:** 4 અલગ અલગ timer modes ઉપલબ્ધ છે

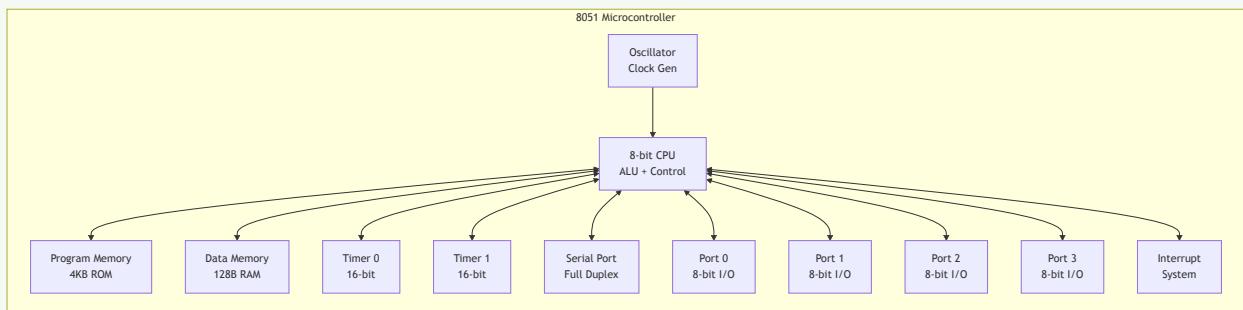
ਮੇਮਰੀ ਟ੍ਰੀਕ

"Timer High-Low Mode Control Flag"

### પ્રશ્ન 3(ક) [૭ ગુણ]

## 8051 નો Block Diagram દોરો અને સમજાવો.

ଜ୍ଵାବ



## ટેબલ: 8051 Block Components

Block	કાર્ય	વિશેષતા
CPU	કન્ડ્રીય પ્રોસેસિંગ યુનિટ	8-bit processor
Program Memory	કોડ સ્ટોરેજ	4KB અંતરિક ROM
Data Memory	વેરિયેબલ સ્ટોરેજ	128 bytes RAM
I/O Ports	બાહ્ય interface	4 ports (32 I/O lines)
Timers	ટાઇમિંગ ઓપરેશન્સ	2 × 16 – <i>bittimers</i>
Serial Port	કમ્યુનિકેશન	Full duplex UART
Interrupts	Event handling	5 interrupt sources

- **Architecture:** program/data મેમરી માટે અલગ Harvard architecture
  - **I/O Capability:** 32 દ્વિદિશીય I/O lines
  - **On-chip Features:** Timers, serial port, interrupt system
  - **Memory:** ડેટા માટે Von-Neumann, પોંચામ માટે Harvard

ਮੈਮਰੀ ਟੀਕ

“CPU Program Data I/O Timer Serial Interrupt”

### પ્રશ્ન 3(અ) OR [3 ગુણ]

8051 નો PCON SFR દોરો અને દરેક bit નું કાર્ય સમજાવો.

ଜ୍ଵାବୁ

1 PCON Register (Power Control) - Address 87H  
2 MSB LSB

```

3 |-----+-----+-----+-----+
4 |SMOD| - | - | - |GF1|GF0| PD|IDL|
5 +-----+-----+-----+-----+
6 D7 D6 D5 D4 D3 D2 D1 D0

```

### ટેબલ: PCON Register Bit કાર્યો

Bit	નામ	કાર્ય
D7	SMOD	Serial port mode modifier
D3	GF1	General purpose flag bit 1
D2	GF0	General purpose flag bit 0
D1	PD	Power down mode control
D0	IDL	Idle mode control

- SMOD: set થાય ત્યારે serial port baud rate બમણો કરે છે
- GF1, GF0: યુઝર-ડિફાઇન્ડ flag bits
- PD: power-down mode સંક્રિય કરે છે
- IDL: idle mode સંક્રિય કરે છે

### મેમરી ટ્રીક

“Serial General Power Idle”

## પ્રશ્ન 3(બ) OR [4 ગુણ]

8051 Serial communication Mode 1 માટે, XTAL=11.0592 MHz માટે, 9600 અને 4800 baud rate મેળવવા માટે TH1 ની કિંમત શોધો.

### જવાબ

#### Mode 1 Baud Rate માટે સૂત્ર:

```

1 Baud Rate = (2^SMOD/32) \times (Timer1 Overflow Rate)
2 Timer1 Overflow Rate = XTAL/(12 \times (256 - TH1))

```

#### 9600 Baud Rate માટે:

```

1 9600 = (1/32) \times (11059200/(12 \times (256 - TH1)))
2 9600 = 28800/(256 - TH1)
3 256 - TH1 = 3
4 TH1 = 253 = FDH

```

#### 4800 Baud Rate માટે:

```

1 4800 = (1/32) \times (11059200/(12 \times (256 - TH1)))
2 4800 = 28800/(256 - TH1)
3 256 - TH1 = 6
4 TH1 = 250 = FAH

```

### ટેબલ: Baud Rates માટે TH1 મૂલ્યો

Baud Rate	TH1 મૂલ્ય (Hex)	TH1 મૂલ્ય (Decimal)
9600	FDH	253
4800	FAH	250

### મેમરી ટ્રીક

“Higher Baud Higher TH1”

## પ્રશ્ન 4(અ) [3 ગુણ]

8051 માં LCALL અને LJMP instructions માં શું ફરક છે?

### જવાબ

ટેબલ: LCALL vs LJMP સરખામણી

પરિમાણ	LCALL	LJMP
<b>Function</b>	Long subroutine call	Long jump
<b>Stack Usage</b>	Return address push કરે છે	કોઈ stack operation નથી
<b>Return</b>	RET instruction જરૂરી	ફક્ત direct jump
<b>Bytes</b>	3 bytes	3 bytes
<b>Address Range</b>	16-bit (64KB)	16-bit (64KB)
<b>PC Action</b>	Save પછી load	સીધું load

- **LCALL:** subroutine call કરે છે, return address stack પર save કરે છે
- **LJMP:** specified address પર unconditional jump
- **Stack Impact:** LCALL 2 stack bytes વાપરે છે, LJMP કોઈ વાપરતું નથી
- **Usage:** functions માટે LCALL, program flow control માટે LJMP

### મેમરી ટ્રીક

“Call Saves Jump Goes”

## પ્રશ્ન 4(બ) [4 ગુણ]

Timer0 વાપરીને port 1.0 પર square wave generate કરવા માટે 8051 Assembly Language Program લખો.

### જવાબ

```

1 ORG 0000H      ;      address
2 LJMP MAIN      ;      jump
3
4 ORG 0030H      ;
5 MAIN:
6     MOV TMOD, #01H    ; Timer0 mode1 (16-bit)
7     MOV TH0, #HIGH(-50000)  ; High byte
8     MOV TL0, #LOW(-50000)   ; Low byte
9     SETB TR0        ; Timer0
0
10 LOOP:
11     JNB TFO, LOOP    ; Overflow
12     CLR TFO        ; Overflow flag clear
13     CPL P1.0        ; P1.0 toggle
14     MOV TH0, #HIGH(-50000)  ; Timer reload
15     MOV TL0, #LOW(-50000)   ; Timer reload
16     SJMP LOOP        ;
17
18 END

```

### પ્રોગ્રામ સમજાવટ:

- **Timer Setup:** Mode 1 (16-bit timer)
- **Count Value:** વિશિષ્ટ delay માટે -50000
- **Square Wave:** દરેક overflow પર P1.0 toggle કરો
- **Continuous:** Loop square wave જાળવે છે

### મેમરી ટ્રીક

“Mode Load Start Wait Toggle Reload”

## પ્રશ્ન 4(ક) [7 ગુણ]

8051 ની કોઈપણ ત્રણા Logical અને ચાર Data Transfer Instructions ઉદાહરણ સાથે સમજાવો.

### જવાબ

#### ટેબલ: Logical Instructions

Instruction	કાર્ય	ઉદાહરણ	પરિણામ
ANL	Logical AND	ANL A, #0FH	A = A AND 0FH
ORL	Logical OR	ORL A, #F0H	A = A OR F0H
XRL	Logical XOR	XRL A, #FFH	A = A XOR FFH

#### ટેબલ: Data Transfer Instructions

Instruction	કાર્ય	ઉદાહરણ	ઓપરેશન
MOV	ડેરા move કરો	MOV A, #50H	A માં 50H લોડ કરો
MOVX	External move	MOVX A, @DPTR	External memory થી લોડ કરો
PUSH	Stack પર push	PUSH ACC	Accumulator stack પર push
POP	Stack થી pop	POP ACC	Stack થી accumulator માં pop

#### વિગતવાર ઉદાહરણો:

```

1 ; Logical Instructions
2 ANL A, #0FH      ; Upper nibble mask
3 ORL P1, #80H     ; Port1 bit 7 set
4 XRL A, #FFH      ; Accumulator complement
5
6 ; Data Transfer Instructions
7 MOV R0, #30H      ; Immediate data
8 MOVX @DPTR, A    ; External memory store
9 PUSH B           ; B register save
0 POP PSW          ; Status word restore

```

### મેમરી ટ્રીક

“AND OR XOR Move External Push Pop”

## પ્રશ્ન 4(અ) OR [3 ગુણ]

Instructions સમજાવો: (i) RRC A (ii) POP (iii) CLR PSW.7

### જવાબ

#### ટેબલ: Instruction સમજાવટો

Instruction	કાર્ય	ઓપરેશન	ઉદાહરણ
RRC A	Carry દ્વારા જમણો rotate	A, C(MSB)	A=85H, C=0 → A = 42H, C = 1
POP	Stack થી pop	SP, SP-1	POP ACC
CLR PSW.7	PSW નો bit 7 clear	PSW.7 = 0	CY flag clear

```

1 RRC A Operation:
2 :
3
4 A = [D7 D6 D5 D4 D3 D2 D1 D0]
5
6 C = [C]
7 :
8
9 A = [C D7 D6 D5 D4 D3 D2 D1]
10
11 C = [D0]

```

- **RRC A:** Accumulator ને carry flag દ્વારા જમણો rotate કરે છે
- **POP:** Top stack element ને specified register માં remove કરે છે
- **CLR PSW.7:** Carry flag clear કરે છે (Program Status Word નો bit 7)

### મેમરી ટ્રીક

“Rotate Pop Clear”

### પ્રશ્ન 4(બ) OR [4 ગુણ]

30H લોકેશનમાં સ્ટોર ડેટાને 31H લોકેશનમાં સ્ટોર ડેટાવડે ભાગાકાર કરી શેખને 40H અને ભાગફળને 41H મેમરી લોકેશનમાં સ્ટોર કરવા માટે 8051 નો Assembly Language Program લખો.

### જવાબ

```

1 ORG 0000H ; 
2 LJMP MAIN
3
4 ORG 0030H
5 MAIN:
6     MOV A, 30H    ; Dividend
7     MOV B, 31H    ; Divisor
8     DIV AB        ; A B
9     MOV 41H, A    ; Quotient
10    MOV 40H, B    ; Remainder
11    SJMP $         ;
12
13 END

```

### પ્રોગ્રામ સ્ટેપ્સ:

1. ડેટા લોડ: Dividend અને divisor ને A અને B માં move કરો
2. Division: DIV AB instruction વાપરો
3. પરિણામ સ્ટોર: A માં quotient, B માં remainder
4. Save: પરિણામો specified મેમરી લોકેશન-સમાં સ્ટોર કરો

ટેબલ: DIV AB Instruction

પહેલાં	પછી
A = Dividend	A = Quotient
B = Divisor	B = Remainder

### મેમરી ટ્રીક

“Load Divide Store”

### પ્રશ્ન 4(ક) OR [7 ગુણ]

8051 Microcontroller ના Addressing Modes ની યાદી બનાવો અને દરેકને ઉદાહરણ સાથે સમજાવો.

## જવાબ

### ટેબલ: 8051 Addressing Modes

Mode	વર્ણન	ઉદાહરણ	સમજાવટ
Immediate	Instruction માં ડેટા	MOV A, #50H	A માં 50H લોડ કરો
Register	Register વાપરો	MOV A, R0	R0 નો content A માં move કરો
Direct	મેમરી address સ્પષ્ટ	MOV A, 30H	Address 30H થી લોડ કરો
Indirect	Register માં address	MOV A, @R0	R0 માં આવેલા address થી લોડ કરો
Indexed	Base + offset	MOVC A, @A+DPTR	A = content of (A+DPTR)
Relative	PC + offset	SJMP HERE	PC સાપેક્ષ jump
Bit	Bit address	SETB P1.0	Port 1 નો bit 0 set કરો

### વિગતવાર ઉદાહરણો:

```

1 ; Immediate Addressing
2 MOV A, #25H      ;      25H
3
4 ; Register Addressing
5 MOV A, R7      ; Register R7    A    move
6
7 ; Direct Addressing
8 MOV A, 40H      ;      40H
9
10 ; Indirect Addressing
11 MOV R0, #50H      ; R0 address 50H    point
12 MOV A, @R0      ; R0          address
13
14 ; Indexed Addressing
15 MOV DPTR, #TABLE      ; Lookup table    point
16 MOVC A, @A+DPTR      ; Table[A]
17
18 ; Relative Addressing
19 SJMP NEXT      ; Label NEXT    jump
20
21 ; Bit Addressing
22 SETB P2.5      ; Port 2    bit 5 set

```

## મેમરી ટ્રીક

"Immediate Register Direct Indirect Indexed Relative Bit"

## પ્રશ્ન 5(અ) [3 ગુણ]

8051 microcontroller સાથે Relay ઇન્ટરફેસિંગ દોરો.

## જવાબ

```

1     8051 Port Pin
2     |
3     |
4     +---+---+
5     |  2.2K   |  Resistor
6     +---+---+
7     |
8     +---+---+  Base
9     |  NPN    |  Transistor
10    |  BC547  |
11    +---+---+
12          |  Collector
13          |

```

```

4      +----+----+
5      |   Relay   |  12V Relay
6      |   Coil    |
7      +----+----+
8          |
9          +VCC (12V)
10
11  Relay Contacts
12  +----+----+
13  | NO | NC | Load Connection
14  +----+----+

```

### ટેબલ: Interface Components

Component	કાર્ય	મૂલ્ય
Transistor	Current amplifier	BC547 NPN
Resistor	Base current limiter	2.2KΩ
Relay	Electromagnetic switch	12V DC
Diode	Back EMF protection	1N4007

- **Operation:** Port pin HIGH → Transistor ON → Relay energized
- **Protection:** Diode back EMF damage અટકાવે છે
- **Isolation:** Relay electrical isolation પૂર્ણ પાડે છે

### મેમરી ટ્રીક

"Transistor Resistor Relay Diode"

### પ્રશ્ન 5(બ) [4 ગુણ]

8051 microcontroller સાથે 7-Segment display ઇન્ટરફેસ કરો અને "1" પ્રિન્ટ કરવાનો પ્રોગ્રામ લખો.

### જવાબ

```

1      8051 Port 1
2      P1.0 Ω---[330]---- a
3      P1.1 Ω---[330]---- b
4      P1.2 Ω---[330]---- c
5      P1.3 Ω---[330]---- d
6      P1.4 Ω---[330]---- e
7      P1.5 Ω---[330]---- f
8      P1.6 Ω---[330]---- g
9      P1.7 Ω---[330]---- dp

10
11  7-Segment Display
12      aaaa
13      f      b
14      f      b
15      gggg
16      e      c
17      e      c
18      dddd  dp

```

### "1" Display કરવાનો પ્રોગ્રામ:

```

1 ORG 0000H
2 LJMP MAIN
3
4 ORG 0030H
5 MAIN:
6     MOV P1, #06H ; "1" display    (segments b,c ON)
7     SJMP $

```

```

8 ; "1"    Pattern: 00000110 = 06H
9 ;     segments b   c ON
10
11 END

```

### ટેબલ: 7-Segment Display Components

Component	કાર્ય	મૂલ્ય
Current Limiting Resistor	LED segments ની protect કરે છે	330Ω
Port Connection	Digital output control	Port 1
Display Pattern	Segment control	Binary pattern

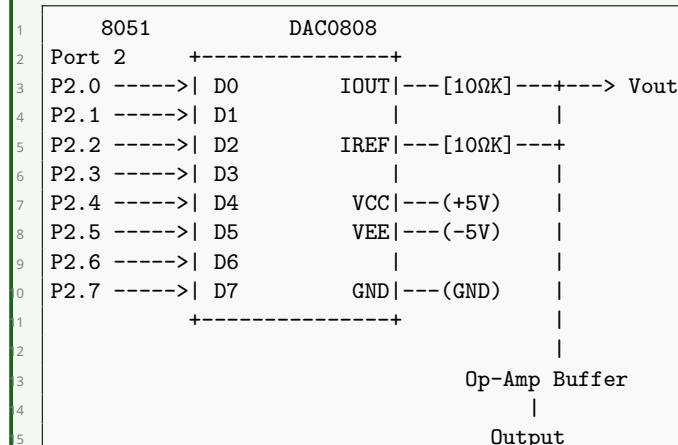
### મેમરી ટ્રીક

“Current Limit Segment Pattern”

### પ્રશ્ન 5(ક) [7 ગુણ]

8051 microcontroller સાથે DAC 0808 ઇન્ટરફેસ કરો અને Square wave generate કરવાનો પ્રોગ્રામ લખો.

### જવાબ



### Square Wave Generate કરવાનો પ્રોગ્રામ:

```

1 ORG 0000H
2 LJMP MAIN
3
4 ORG 0030H
5 MAIN:
6     MOV A, #00H      ; Minimum      (0V)
7     MOV P2, A        ; DAC      output
8     CALL DELAY      ;
9
10    MOV A, #0FFH     ; Maximum      ( 5V)
11    MOV P2, A        ; DAC      output
12    CALL DELAY      ;
13
14    SJMP MAIN       ; Square wave
15
16 DELAY:
17    MOV R0, #200      ; Delay counter
18 LOOP1:
19    MOV R1, #250      ; Inner loop counter
20 LOOP2:
21    DJNZ R1, LOOP2   ; Inner delay loop
22    DJNZ R0, LOOP1   ; Outer delay loop

```

23 RET

24

25 END

### ટેબલ: DAC Interface Specifications

પરિમાણ	મૂલ્ય	કાર્ય
<b>Resolution</b>	8-bit	256 output levels
<b>Reference Voltage</b>	5V	Full scale output
<b>Output Range</b>	0-5V	Analog voltage range
<b>Interface Type</b>	Parallel	8-bit data bus

### Square Wave Generation:

- **Low Level:** 00H લગભગ 0V output પેદા કરે છે
- **High Level:** FFH લગભગ 5V output પેદા કરે છે
- **Frequency:** Delay routine ની duration દ્વારા નક્કી થાય છે
- **Output:** DAC output પર સ્વચ્છ analog square wave

### મેમરી ટ્રીક

“Digital Analog Convert Square”

### પ્રશ્ન 5(અ) OR [3 ગુણ]

8051 microcontroller સાથે Push button Switch નું Interface.

#### જવાબ



### ટેબલ: Push Button Interface Components

Component	મૂલ્ય	કાર્ય
<b>Pull-up Resistor</b>	10KΩ	Switch ખુલ્યું હોય ત્યારે logic HIGH સુનિશ્ચિત કરે છે
<b>Push Button Logic Levels</b>	SPST Momentary HIGH=1, LOW=0	User input device Switch ખુલ્યું=1, દબાવ્યું=0

### Sample Program:

```
1 CHECK_SWITCH:  
2     JB P1.0, SW_RELEASED      ; Switch          jump  
3     ; Switch                  code  
4     CALL SWITCH_PRESSED  
5     SJMP CHECK_SWITCH  
6  
7 SW_RELEASED:  
8     ; Switch                  code  
9     SJMP CHECK_SWITCH  
0  
1 SWITCH_PRESSED:  
2     ; Switch                  action  
3     RET
```

### Operation:

- **Switch ખુલ્લું:** Pull-up resistor pin ને HIGH (logic 1) બનાવે છે
- **Switch ઢાર્યાયું:** Pin GND સાથે જોડાય છે, LOW (logic 0) બને છે
- **Debouncing:** વિશ્વસનીય operation માટે software debouncing જરૂરી હોઈ શકે છે

### મેમરી ટ્રીક

``Pull-up Switch Ground''

### પ્રશ્ન 5(બ) OR [4 ગુણ]

8051 microcontroller સાથે DC Motor ઇન્ટરફેસ કરો.

### જવાબ

```
1 8051 Port Pin (P1.0)  
2     |  
3     +----+----+  
4     |   1K    | Base Resistor  
5     +----+----+  
6     |  
7     +----+----+ Base  
8     |   NPN    | Power Transistor  
9     | TIP122  | (Darlington)  
0     +----+----+  
1     |       Collector  
2     |  
3     +----+----+  
4     |   DC    | 12V DC Motor  
5     |   Motor  |  
6     +----+----+  
7     |  
8     +VCC (12V)  
9  
10    +----+----+ Freewheeling Diode  
11    | 1N4007  | (Motor      )  
12    +----+----+
```

### Motor Control Program:

```
1 MOTOR_ON:  
2     SETB P1.0      ; Motor ON  
3     RET  
4  
5 MOTOR_OFF:  
6     CLR P1.0      ; Motor OFF  
7     RET  
8  
9 MOTOR_SPEED_CONTROL:
```

```

0 ; Speed control    PWM
1 SETB P1.0      ; Motor ON
2 CALL DELAY_ON   ; ON time duration
3 CLR P1.0       ; Motor OFF
4 CALL DELAY_OFF  ; OFF time duration
5 RET

6
7 DELAY_ON:
8 MOV R0, #100    ; ON time delay
9 DJNZ R0, $
10 RET

11
12 DELAY_OFF:
13 MOV R0, #50     ; OFF time delay
14 DJNZ R0, $
15 RET

```

### ટેકલ: DC Motor Interface Components

Component	કાર્ય	વિશેષતા
<b>Power Transistor</b>	Current amplification	TIP122 (Darlington pair)
<b>Base Resistor</b>	Current limiting	1KΩ
<b>Freewheeling Diode</b>	Back EMF protection	1N4007
<b>DC Motor</b>	Load device	12V DC Motor

### Operation Principle:

- **Motor ON:** Port pin HIGH → Transistor saturated → Motor
- **Motor OFF:** Port pin LOW → Transistor cut-off → Motor
- **Speed Control:** PWM technique motor ને average power બદલે છે
- **Protection:** Diode transistor ને back EMF થી બચાવે છે

### મેમરી ટ્રીક

“Transistor Resistor Diode Motor”

### પ્રશ્ન 5(ક) OR [7 ગુણ]

8051 microcontroller સાથે LCD ઇન્ટરફેસ કરો અને “Hello” display કરવાનો પ્રોગ્રામ લખો.

### જવાબ

```

1 8051          16x2 LCD Display
2 Port 2      +-----+
3 P2.0 ----->| D4      VCC  |---(+5V)
4 P2.1 ----->| D5      VDD  |---(GND)
5 P2.2 ----->| D6      VO   |---(Contrast Adj)
6 P2.3 ----->| D7      RS   |<--- P3.0
7           |      EN   |<--- P3.1
8           |      R/W  |---(GND)
9 +-----+

```

### સંપૂર્ણ LCD Interface Program:

```

1 ORG 0000H
2 LJMP MAIN
3
4 ORG 0030H
5 MAIN:
6   CALL LCD_INIT      ; LCD initialize
7   MOV DPTR, #MESSAGE ; Message string      point
8   CALL DISPLAY_STRING ; Message display
9   SJMP $              ; Execution
0

```

```

1 LCD_INIT:
2     CALL DELAY_15MS      ; Power on    15ms
3     MOV A, #38H          ; Function set: 8-bit mode, 2 lines, 5x7 matrix
4     CALL COMMAND_WRITE
5     MOV A, #OEH          ; Display on, cursor on, blink off
6     CALL COMMAND_WRITE
7     MOV A, #01H          ; Display clear
8     CALL COMMAND_WRITE
9     MOV A, #06H          ; Entry mode: cursor increment, no shift
10    CALL COMMAND_WRITE
11    RET
12
13 COMMAND_WRITE:
14     MOV P2, A            ; Data lines (D4-D7)  command
15     CLR P3.0             ; Command    RS = 0
16     SETB P3.1            ; Enable pulse high
17     CALL DELAY_1MS
18     CLR P3.1            ; Enable pulse low
19     CALL DELAY_1MS
20     RET
21
22 DATA_WRITE:
23     MOV P2, A            ; Data lines (D4-D7)  data
24     SETB P3.0             ; Data    RS = 1
25     SETB P3.1            ; Enable pulse high
26     CALL DELAY_1MS
27     CLR P3.1            ; Enable pulse low
28     CALL DELAY_1MS
29     RET
30
31 DISPLAY_STRING:
32     CLR A
33     MOVC A, @A+DPTR      ; String    character
34     JZ STRING_END         ; Zero      string
35     CALL DATA_WRITE       ; Character display
36     INC DPTR              ; character point
37     SJMP DISPLAY_STRING ;
38
39 STRING_END:
40     RET
41
42 MESSAGE: DB "HELLO", 0 ; Null terminator   message string
43
44 DELAY_1MS:
45     MOV R0, #4             ; Outer loop counter
46 DEL1:
47     MOV R1, #250            ; Inner loop counter
48 DEL2:
49     DJNZ R1, DEL2          ; Inner delay loop
50     DJNZ R0, DEL1          ; Outer delay loop
51     RET
52
53 DELAY_15MS:
54     MOV R2, #15             ; 15ms delay counter
55 DEL15:
56     CALL DELAY_1MS          ; 1ms delay call
57     DJNZ R2, DEL15         ; 15    repeat
58     RET
59
60 END

```

### ટેબલ: LCD Control Signals

Signal	Pin	કાર્ય
RS	P3.0	Register Select (0=Command, 1=Data)
EN	P3.1	Data latch માટે enable pulse

R/W	GND	Read/Write (write માટે GND સાથે tied)
D4-D7	P2.0-P2.3	4-bit data bus (upper nibble)

### ટેબલ: મહત્વપૂર્ણ LCD Commands

Command	Hex Code	કાર્ય
Function Set	38H	8-bit mode, 2 lines, 5x7 matrix
Display Control	0EH	Display ON, cursor ON, blink OFF
Clear Display	01H	સંપૂર્ણ display clear કરો
Entry Mode	06H	Cursor increment, no display shift

### LCD Display Process:

1. **Initialization:** LCD parameters configure કરો અને display clear કરો
2. **Command Mode:** RS=0 સાથે commands મોકલો
3. **Data Mode:** RS=1 સાથે characters મોકલો
4. **Enable Pulse:** EN signal સાથે data/command latch કરો
5. **String Display:** Null terminator જુદી message characters માં loop કરો

### Character Display Steps:

- Data mode માટે RS=1 set કરો
- Data bus પર character code મુકો
- Enable pulse generate કરો (HIGH થી LOW)
- LCD ને process કરવા માટે રાછ જુઓ (1ms delay)
- આગામા ચર્ચરી માટે repeat કરો

### મેમરી ટ્રીક

“Initialize Command Data Enable Display”