

ઇલેક્ટ્રોનિક સર્કિટ્સ અન્ડ નેટવર્ક્સ (4331101) - વિન્ટર 2022 સોલ્યુશન

Milav Dabgar

February 23, 2023

પ્રશ્ન 1(અ) [3 ગુણ]

પ્રશ્ન 1(અ) [3 ગુણ]

ગુણ

વ્યાખ્યા આપો. : 1) બ્રાંચ 2) જંક્શન 3) મેશ

જવાબ

- બ્રાંચ: બ્રાંચ એટલે એક અથવા વધારે સર્કિટ તત્ત્વો જે નેટવર્કના બે નોડ્સ વચ્ચે જોડાયેલા હોય.
- જંક્શન: જંક્શન (અથવા નોડ) એટલે એવું બિંદુ જ્યાં બે અથવા વધારે સર્કિટ તત્ત્વો એકબીજા સાથે જોડાયેલા હોય.
- મેશ: મેશ એટલે નેટવર્કમાં ઓંક બંધ પથ જેમાં અન્ય કોઈ બંધ પથ તેની અંદર ન હોય.

મેમરી ટ્રીક

"BJM: Branches Join at junctions to Make meshes"

પ્રશ્ન 1(બ) [4 ગુણ]

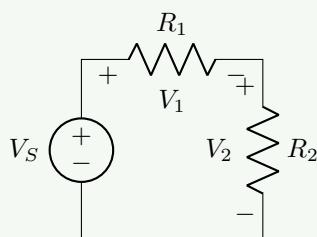
પ્રશ્ન 1(બ) [4 ગુણ]

ગુણ

જલરી સર્કિટ સાથે વોલ્ટેજ અને કરંટ ડિવિઝન નો નિયમ લખો.

જવાબ

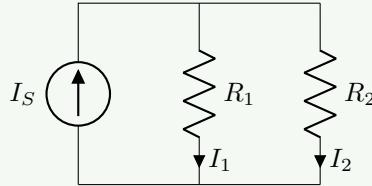
વોલ્ટેજ ડિવિઝન નિયમ: સિરીઝ સર્કિટમાં, કોઈપણ ઘટક પરનો વોલ્ટેજ તેના રેઝિસ્ટરના પ્રમાણમાં હોય છે.



આકૃતિ 1. વોલ્ટેજ ડિવિઝન સર્કિટ

- સૂત્ર: $V_1 = V_S \times \frac{R_1}{R_1 + R_2}$
- ઉપયોગ: સિરીઝ ઘટકો પરના વ્યક્તિગત વોલ્ટેજ ફોર્પ્સ શોધવા માટે વપરાય છે

કરંટ ડિવિઝન નિયમ: પેરેલલ સર્કિટમાં, કોઈપણ શાખામાંથી પસાર થતો કરંટ તેના રેઝિસ્ટરના વસ્ત પ્રમાણમાં હોય છે.



આકૃતિ 2. કરેટ ડિવિઝન સર્કિટ

- સૂત્ર: $I_1 = I_S \times \frac{R_2}{R_1+R_2}$
- મુખ્ય સિદ્ધાંત: કરેટ ઓછા રેઝિસ્ટરનાં માર્ગ પસંદ કરે છે

મેમરી ટ્રીક

"VoSe CuPa: Voltage divides in Series, Current divides in Parallel"

પ્રશ્ન 1(ક) [૭ ગુણ]

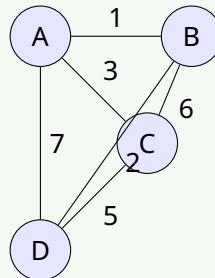
પ્રશ્ન 1(ક) [૭ ગુણ]

ગુણ

Fig. (૧) માં બતાવેલ નેટવર્ક માટે ગ્રાફ અને ટ્રી દોરો. ગ્રાફ પર લિંક કરેટ બતાવો. સાથે ટ્રી માટે ટાઇસેટ સેજ્યુલ લખો.

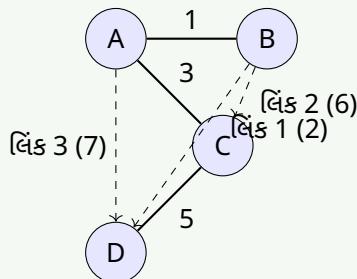
જવાબ

નેટવર્કનો ગ્રાફ:



આકૃતિ 3. નેટવર્કનો ગ્રાફ

નેટવર્કનું ટ્રી (સોલિડ માં ટ્વીંગ્સ, ડેશ માં લિંક્સ):



આકૃતિ 4. ટ્રી અને લિંક્સ

ટાઇસેટ સેજ્યુલ:

લિંક/ટ્રી શાખા	શાખા 1 (AB)	શાખા 3 (AC)	શાખા 4 (CD)	શાખા 2 (BD)	શાખા 6 (BC)	શાખા 7 (AD)	શાખા 5 (CD)
લિંક 1 (BD)	1	0	0	1	0	0	0
લિંક 2 (BC)	1	1	0	0	1	0	0
લિંક 3 (AD)	0	0	1	0	0	1	0
લિંક 4 (CD)	0	0	1	0	0	0	1

મેમરી ટ્રીક

"TGLT: Trees Generate Link-current Tie-sets"

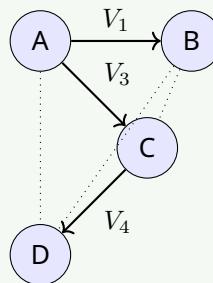
પ્રશ્ન 1(ક) OR [7 ગુણ]**પ્રશ્ન 1(ક) OR [7 ગુણ]****ગુણ**

Fig. (૧) માં બતાવેલ નેટવર્ક માટે ગ્રાફ અને ટ્રી દોરો. ટ્રી પર બ્રાંચ વોલ્ટેજ બતાવો. સાથે ટ્રી માટે કટ-સેટ સેઝ્યુલ લખો.

જવાબ

નેટવર્કનો ગ્રાફ: ઉપર મુજબ.

નેટવર્કનું ટ્રી:



આકૃતિ 5. બ્રાંચ વોલ્ટેજ સાથે ટ્રી

કટ-સેટ સેઝ્યુલ:

કટ-સેટ/શાખા	શાખા 1 (AB)	શાખા 3 (AC)	શાખા 4 (CD)	શાખા 2 (BD)	શાખા 6 (BC)	શાખા 7 (AD)	શાખા 5 (CD)
કટ-સેટ 1 (AB)	1	0	0	-1	-1	0	0
કટ-સેટ 2 (AC)	0	1	0	0	1	-1	0
કટ-સેટ 3 (CD)	0	0	1	1	0	1	1

મેમરી ટ્રીક

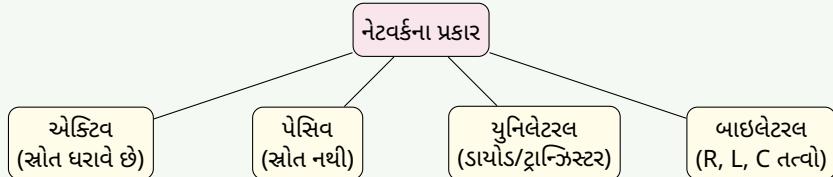
"CGVS: Cut-sets Generate Voltage Sources"

પ્રશ્ન 2(અ) [3 ગુણ]**પ્રશ્ન 2(અ) [3 ગુણ]****ગુણ**

વ્યાખ્યા આપો: 1) એક્ટિવ અને પેસિવ નેટવર્ક 2) યુનિલેટરલ અને બાઇલેટરલ નેટવર્ક.

જવાબ

- એક્ટિવ નેટવર્ક: એવું નેટવર્ક જેમાં એક કે વધારે EMF સોત (વોલ્ટેજ/કરંટ સોત) હોય જે સર્કિટને ઊર્જા પૂરી પાડે છે.
- પેસિવ નેટવર્ક: એવું નેટવર્ક જેમાં માત્ર પેસિવ તત્ત્વો જેવા કે રેઝિસ્ટર, કેપેસિટર અને ઇન્ડક્ટર હોય, કોઈ ઊર્જા સોત ન હોય.
- યુનિલેટરલ નેટવર્ક: એવું નેટવર્ક જેમાં ઇનપુટ અને આઉટપુટ ટર્મિનલ્સ બદલવાથી તેની પ્રોપર્ટી અને પરફોર્માન્સ બદલાય છે.
- બાઇલેટરલ નેટવર્ક: એવું નેટવર્ક જેમાં ઇનપુટ અને આઉટપુટ ટર્મિનલ્સ બદલવાથી તેની પ્રોપર્ટી અને પરફોર્માન્સ સમાન રહે છે.



આકૃતિ 6. નેટવર્ક વર્ગીકરણ

મેમરી ટ્રીક

"APUB: Active Provides energy, Unilateral Blocks reversal"

પ્રશ્ન 2(બ) [4 ગુણ]

પ્રશ્ન 2(બ) [4 ગુણ]

ગુણ

Z પેરામિટર માટે સમીકરણ લખો અને Z₁₁, Z₁₂, Z₂₁, Z₂₂ એ સમીકરણો પરથી તારવો.

જવાબ

Z-પેરામિટર્સ બે-પોર્ટ નેટવર્કમાં પોર્ટ વોલ્ટેજ અને કરંટ વર્ચ્યોનો સંબંધ વ્યાખ્યાયિત કરે છે:
સમીકરણો:

$$V_1 = Z_{11}I_1 + Z_{12}I_2$$

$$V_2 = Z_{21}I_1 + Z_{22}I_2$$

તારણ:

- $Z_{11} = \left. \frac{V_1}{I_1} \right|_{I_2=0}$: આઉટપુટ પોર્ટ ઓપન-સર્કિટ હોય ત્યારે ઇનપુટ ઇમ્પીડન્સ.
- $Z_{12} = \left. \frac{V_1}{I_2} \right|_{I_1=0}$: ઇનપુટ પોર્ટ ઓપન-સર્કિટ હોય ત્યારે રિવર્સ ટ્રાન્સફર ઇમ્પીડન્સ.
- $Z_{21} = \left. \frac{V_2}{I_1} \right|_{I_2=0}$: આઉટપુટ પોર્ટ ઓપન-સર્કિટ હોય ત્યારે ફોરવર્ડ ટ્રાન્સફર ઇમ્પીડન્સ.
- $Z_{22} = \left. \frac{V_2}{I_2} \right|_{I_1=0}$: ઇનપુટ પોર્ટ ઓપન-સર્કિટ હોય ત્યારે આઉટપુટ ઇમ્પીડન્સ.

મેમરી ટ્રીક

"Z Impedance: Open circuit gives correct Parameters"

પ્રશ્ન 2(ક) [7 ગુણ]

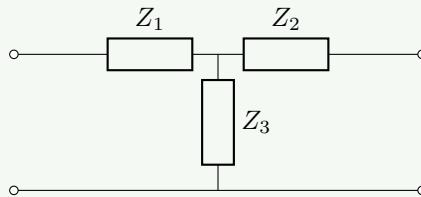
પ્રશ્ન 2(ક) [7 ગુણ]

ગુણ

સ્ટાન્ડર્ડ T નેટવર્ક માટે કેરેક્ટરિસ્ટિક ઇમ્પેડન્સ (ZOT) નું સમીક્ષરણ તારવો.

જવાબ

સ્ટાન્ડર્ડ T-નેટવર્ક માટે:



આકૃતિ 7. T-નેટવર્ક

તારણના પગલાં:

1. સિમેટ્રિક T-નેટવર્ક માટે, $Z_1 = Z_2$.
2. મેર કન્ડિશન હેઠળ, ઇનપુટ ઇમ્પેડન્સ કેરેક્ટરિસ્ટિક ઇમ્પેડન્સ બરાબર હોય.
3. $Z_{0T} = Z_1 + \frac{Z_1 \times Z_3}{Z_1 + Z_3}$
4. બ્લેન્ડડ T-નેટવર્ક જ્યાં $Z_1 = Z_2 = Z/2$ અને $Z_3 = Z$ માટે:
5. $Z_{0T} = \frac{Z}{2} + \frac{\frac{Z}{2} \times Z}{\frac{Z}{2} + Z}$
6. $Z_{0T} = \frac{Z}{2} + \frac{Z^2/2}{3Z/2}$
7. $Z_{0T} = \frac{Z}{2} + \frac{Z}{3}$
8. $Z_{0T} = \frac{3Z+2Z}{6}$
9. $Z_{0T} = \sqrt{Z_1(Z_1 + 2Z_3)}$

અંતિમ સમીક્ષરણ: $Z_{0T} = \sqrt{Z_1(Z_1 + 2Z_3)}$

મેમરી ટ્રીક

"TO Impedance: Two arms Over middle branch"

પ્રશ્ન 2(અ) OR [3 ગુણ]

પ્રશ્ન 2(અ) OR [3 ગુણ]

ગુણ

વ્યાખ્યા આપો. ૧) ડ્રાઇવિંગ પોર્ટ ઇમ્પેડન્સ ૨) ટ્રાન્સફર ઇમ્પેડન્સ

જવાબ

- ડ્રાઇવિંગ પોર્ટ ઇમ્પેડન્સ: જ્યારે અન્ય બધા સ્વતંત્ર સ્લોત શૂન્ય પર સેટ હોય ત્યારે સમાન પોર્ટ/ટર્મિનલના જોડા પર વોલ્ટેજ અને કરંટનો ગુણોત્તર ($Z_{11} = V_1/I_1$).
- ટ્રાન્સફર ઇમ્પેડન્સ: જ્યારે અન્ય બધા સ્વતંત્ર સ્લોત શૂન્ય પર સેટ હોય ત્યારે એક પોર્ટ પર વોલ્ટેજ અને બીજા પોર્ટ પર કરંટનો ગુણોત્તર ($Z_{21} = V_2/I_1$).



મેમરી ટ્રીક

"DTSS: Driving at Terminal Same, Transfer at Separate"

પ્રશ્ન 2(બ) OR [4 ગુણ]

પ્રશ્ન 2(બ) OR [4 ગુણ]

ગુણ

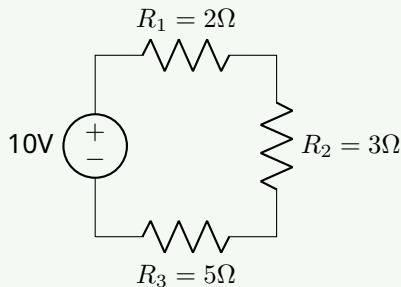
કિંચોફનો વોલ્ટેજ લો ઉદાહરણ સાથે સમજાવો.

જવાબ

કિંચોફનો વોલ્ટેજ લો (KVL): સર્કિટમાં કોઈપણ બંધ લૂપની આસપાસના તમામ વોલ્ટેજનો અલગેખાઈક સરવાળો શૂન્ય હોય છે.

ગણિતમાં: $\sum V = 0$ (બંધ લૂપ આસપાસ)

સર્કિટ ઉદાહરણ:



આકૃતિ 8. KVL ઉદાહરણ સર્કિટ

જો $I = 1A$, તો:

- $V_1 = 1A \times 2\Omega = 2V$
- $V_2 = 1A \times 3\Omega = 3V$
- $V_3 = 1A \times 5\Omega = 5V$

KVL લાગુ કરતાં: $10V - 2V - 3V - 5V = 0 \checkmark$

મેમરી ટ્રીક

"VACZ: Voltages Around Closed loop are Zero"

પ્રશ્ન 2(ક) OR [7 ગુણ]

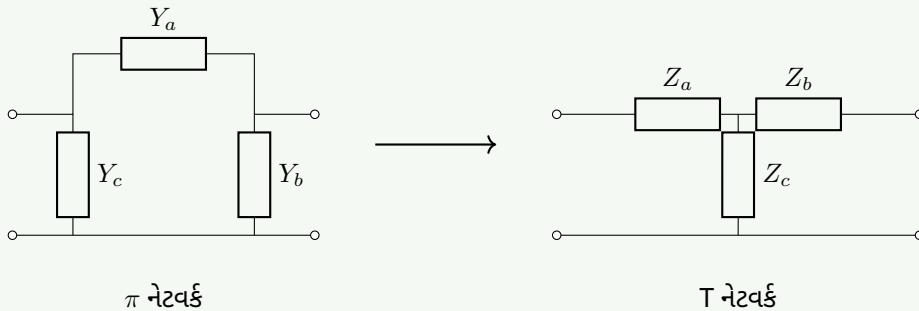
પ્રશ્ન 2(ક) OR [7 ગુણ]

ગુણ

II નેટવર્ક માથી T નેટવર્ક મા બદલવાના સમીક્ષણ તારવો.

જવાબ

π નેટવર્કને T નેટવર્કમાં રૂપાંતરણ:



આકૃતિ 9. રૂપાંતરણ આકૃતિ

રૂપાંતરણ સમીકરણો:

- $Z_a = \frac{Y_a \times Y_c}{Y_\Delta}$
- $Z_b = \frac{Y_b \times Y_c}{Y_\Delta}$
- $Z_c = \frac{Y_a \times Y_b}{Y_\Delta}$

$$\text{જ્યાં } Y_\Delta = Y_a + Y_b + Y_c$$

તારણ:

- π-નેટવર્કના Y-પેરામિટર્સથી શરૂઆત કરો
- શાખા એડમિન-સના સંદર્ભમાં Y-પેરામિટર્સને વ્યક્ત કરો
- મેટ્રિક્સ ઇન્વર્ઝનનો ઉપયોગ કરીને Z-પેરામિટર્સમાં રૂપાંતરિત કરો
- Z-પેરામિટર્સના સંદર્ભમાં T-નેટવર્ક ઇમ્પિડન્સને વ્યક્ત કરો
- સરળ બનાવીને ઉપરના રૂપાંતરણ સૂત્રો મેળવો

મેમરી ટ્રીક

"PIE to TEA: Product over sum for opposite branch"

પ્રશ્ન 3(અ) [3 ગુણ]

પ્રશ્ન 3(અ) [3 ગુણ]

ગુણ

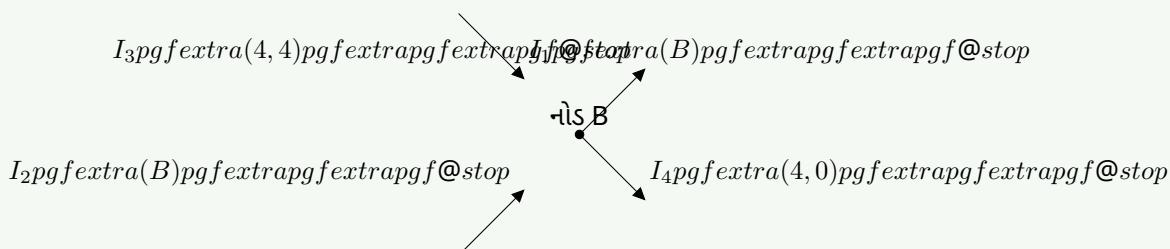
ક્રિચ્યોફ્નો કરંટ લો ઉદાહરણ સાથે સમજાવો.

જવાબ

ક્રિચ્યોફ્નો કરંટ લો (KCL): કોઈપણ નોડમાં પ્રવેશતા અને છોડતા તમામ કરંટનો અલગેબાઈક સરવાળો શૂન્ય હોવો જોઈએ.

ગણિતમાં: $\sum I = 0$ (કોઈપણ નોડ પર)

સર્કિટ ઉદાહરણ:



નોડ B પર KCL લાગુ કરતાં:

- પ્રવેશતા કરંટ: $I_1 + I_2 = 5A + 2A = 7A$
- છોડતા કરંટ: $I_3 + I_4 = 3A + 4A = 7A$
- તેથી: $I_1 + I_2 - I_3 - I_4 = 5 + 2 - 3 - 4 = 0 \checkmark$

ਮੇਮਰੀ ਡ੍ਰੀਕ

"CuNoZ: Currents at Node are Zero"

પ્રશ્ન 3(બ) [4 ગુણ]

પ્રશ્ન 3(બ) [4 ગુણ]

၁၅

જરૂરી સમીકરણો સાથે મેશ એનાલિસિસ સમજાવો.

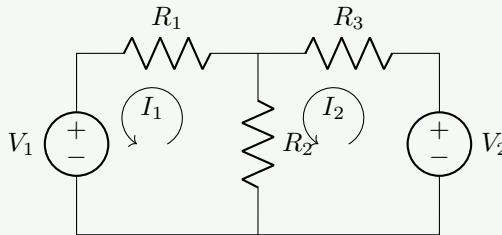
જવાબ

મેશ એનાલિસિસ: એક સંકિટ એનાલિસિસ તકનીક જે માલિટ્પ્લાલ લુચ્સ વાળી સંકિટને ઉકેલવા માટે મેશ કરાંતરસનો ઉપયોગ કરે છે.

ਪਚਾਲਿ:

1. સંકિટમાં બધા મેશ (બંધ લુપ) ઓળખો
 2. દરેક મેશને મેશ કરેટ સોંપો
 3. દરેક મેશ પર KVL લાગુ કરો
 4. પરિણામી સમીકરણ સિસ્ટમને ઉકેલો

ଓଡାହରଣ ସକ୍ଷିଟ:



આકૃતિ 10. મેશ એનાલિસિસ ઉદાહરણ

समीकरणोः

- ਮੇਂਦ 1: $V_1 = I_1 R_1 + (I_1 - I_2) R_2$
 - ਮੇਂਦ 2: $V_2 = I_2 R_3 + (I_2 - I_1) R_2$

ਮੇਮਰੀ ਟ੍ਰੈਕ

"MILK: Mesh Is Loop with KVL"

પ્રશ્ન 3(ક) [7 ગુણ]

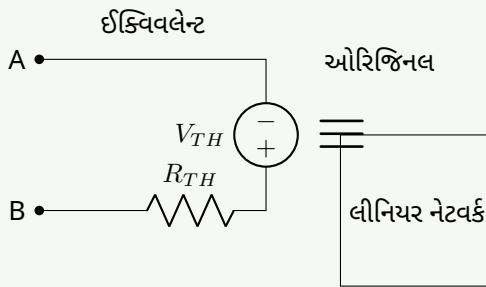
પ્રશ્ન 3(ક) [૭ ગુણ]

၁၅၈

થેવેનિનનો પ્રમેય લખો અને સમજાવો.

ଜ୍ଵାବ

થેવનિનનો પ્રમેય: વોલટેજ અને કરંટ સોતો ધરાવતા કોઈપણ લીનિયર નેટવર્કને વોલટેજ સોત (V_{TH}) અને રેઝિસ્ટન્સ (R_{TH}) ના સિરીઝ જોડાણથી બદલી શકાય છે.



આકૃતિ 11. થેવેનિન ઈન્વિન્યુલન્ટ

થેવેનિન ઈન્વિન્યુલન્ટ શોધવાના પગલાં:

- જે ટર્મિનલ્સ વરગે શોધનું હોય ત્યાંથી લોડ દૂર કરો
- આ ટર્મિનલ્સ પર ઓપન-સર્કિટ વોલ્ટેજ (V_{OC}) શોધો ($= V_{TH}$)
- સર્કિટમાં પાછા જોતા રેજિસ્ટરન્સ શોધો જ્યારે બધા સોટોને તેમના આંતરિક રેજિસ્ટરન્સથી બદલવામાં આવે ($= R_{TH}$)
- થેવેનિન ઈન્વિન્યુલન્ટ માં V_{TH} સાથે સિરીજમાં R_{TH} હોય છે

મેમરી ટ્રીક

"TORV: Thevenin's Open-circuit Resistance and Voltage"

પ્રશ્ન 3(અ) OR [3 ગુણ]

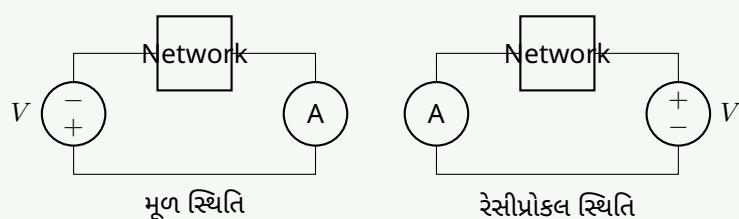
પ્રશ્ન 3(અ) OR [3 ગુણ]

ગુણ

રેસીપ્રોસિટી થીયરમ લખો અને સમજાવો.

જવાબ

રેસીપ્રોસિટી પ્રમેય: લીનિયર, બાઇલેટરલ નેટવર્કમાં, જો એક શાખામાં વોલ્ટેજ સોત બીજી શાખામાં કર્ણ ઉત્પન કરે છે, તો તે જ વોલ્ટેજ સોત, જો બીજી શાખામાં મૂકવામાં આવે તો, પહેલી શાખામાં તેટલો જ કર્ણ ઉત્પન કરશે.



ગણિતમાં: જો શાખા 1 માં વોલ્ટેજ V_1 શાખા 2 માં કર્ણ I_2 આપે છે, તો શાખા 2 માં વોલ્ટેજ V_1 શાખા 1 માં કર્ણ I_2 આપશે.

મર્યાદાઓ: માત્ર આ નેટવર્કર્સ માટે લાગુ પડે છે:

- લીનિયર ઘટકો
- બાઇલેટરલ ઘટકો (ડાયોડ, ટ્રાન્ઝિસ્ટર ન હોવા જોઈએ)
- એક જ સ્વતંત્ર સોત

મેમરી ટ્રીક

"RESWAP: REciprocity SWAPs Position with identical results"

પ્રશ્ન 3(બ) OR [4 ગુણ]

પ્રશ્ન 3(બ) OR [4 ગુણ]

ગુણ

જરૂરી સમીકરણો સાથે નોડલ એનાલિસિસ સમજાવો.

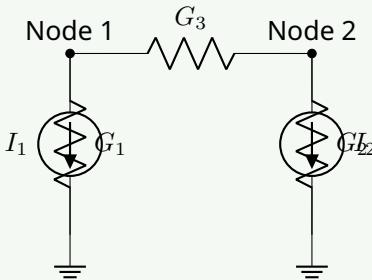
જવાબ

નોડલ એનાલિસિસ: એક સર્કિટ એનાલિસિસ તકનીક જે સર્કિટ ઉકેલવા માટે નોડ વોલ્ટેજને વેરિએબલ તરીકે ઉપયોગ કરે છે.

પગલાં:

1. રેફરન્સ નોડ (ગ્રાઉન્ડ) પસંદ કરો
2. બાકીના નોડ્સને વોલ્ટેજ વેરિએબલ સોંપો
3. દરેક નોન-રેફરન્સ નોડ પર KCL લાગુ કરો
4. પરિણામી સમીકરણ સિસ્ટમને ઉકેલો

ઉદાહરણ સર્કિટ:



આકૃતિ 12. નોડલ એનાલિસિસ

સમીકરણો:

- નોડ 1: $I_1 = V_1 G_1 + (V_1 - V_2) G_3$
- નોડ 2: $I_2 = V_2 G_2 + (V_2 - V_1) G_3$

મેમરી ટ્રીક

"NKCV: Nodal uses KCL with Voltage variables"

પ્રશ્ન 3(ક) OR [7 ગુણ]

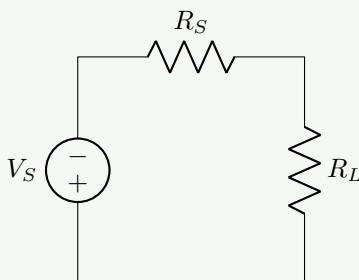
પ્રશ્ન 3(ક) OR [7 ગુણ]

ગુણ

મેક્સિમમ પાવર ટ્રાન્સફર થીયરમ લખો અને સાબિત કરો.

જવાબ

મેક્સિમમ પાવર ટ્રાન્સફર પ્રમેય: સોત સાથે જોડાયેલ લોડ મહત્તમ પાવર ત્યારે જ ખેંચશે જ્યારે તેનો રેઝિસ્ટરન્સ સોતના આંતરિક રેઝિસ્ટરન્સ બરાબર હશે.



સાબિતી:

1. સર્કિટમાં કર્ણટ: $I = \frac{V_S}{R_S + R_L}$
 2. લોડને મળતો પાવર: $P = I^2 R_L = \frac{V_S^2 R_L}{(R_S + R_L)^2}$
 3. મહત્તમ પાવર માટે, $\frac{dP}{dR_L} = 0$
 4. ઉકેલતા: $\frac{V_S^2 (R_S + R_L)^2 - V_S^2 R_L \cdot 2(R_S + R_L)}{(R_S + R_L)^4} = 0$
 5. સાદુરૂપ: $(R_S + R_L)^2 = 2R_L(R_S + R_L)$
 6. વધુ સાદુરૂપ: $R_S + R_L = 2R_L$
 7. તેથી: $R_S = R_L$
- મહત્તમ પાવર:** $P_{max} = \frac{V_S^2}{4R_S}$

મેમરી ટ્રીક

"MaRLRS: Maximum power when load Resistance equals Source Resistance"

પ્રશ્ન 4(અ) [3 ગુણ]**પ્રશ્ન 4(અ) [3 ગુણ]****ગુણ**

શુકામ સિરીઝ રેઝોનન્સ સર્કિટ વોલ્ટેજ એમ્પલીફાયર તરીકે અને પેરેલલ રેઝોનન્સ સર્કિટ કર્ણટ એમ્પલીફાયર તરીકે વર્તે છે?

જવાબ**વોલ્ટેજ એમ્પલીફાયર તરીકે સિરીઝ રેઝોનન્સ:**

- રેઝોનન્સ પર, સિરીઝ સર્કિટ ઇમ્પિડન્સ ન્યૂનતમ છે (માત્ર R)
- L અથવા C પરનો વોલ્ટેજ સોત વોલ્ટેજ કરતાં ઘણો વધારે હોઈ શકે છે
- વોલ્ટેજ મેન્ચ્રિફિકેશન ફેક્ટર = $Q = \frac{X_L}{R} = \frac{1}{R} \sqrt{\frac{L}{C}}$
- L અથવા C પર વોલ્ટેજ = $Q \times$ સોત વોલ્ટેજ

કર્ણટ એમ્પલીફાયર તરીકે પેરેલલ રેઝોનન્સ:

- રેઝોનન્સ પર, પેરેલલ સર્કિટ ઇમ્પિડન્સ મહત્તમ છે
- L અથવા C માં કર્ણટ સોત કર્ણટ કરતાં ઘણો વધારે હોઈ શકે છે
- કર્ણટ મેન્ચ્રિફિકેશન ફેક્ટર = $Q = \frac{R}{X_L} = R \sqrt{\frac{C}{L}}$
- L અથવા C માં કર્ણટ = $Q \times$ સોત કર્ણટ

	સર્કિટ પ્રકાર	રેઝોનન્સ પર ઇમ્પિડન્સ	એમ્પલીફિકેશન
કોષ્ટક:	સિરીઝ	ન્યૂનતમ (R માત્ર)	વોલ્ટેજ (V_L કે $V_C = Q \times V_S$)
	પેરેલલ	મહત્તમ (R^2/n)	કર્ણટ (I_L કે $I_C = Q \times I_S$)

મેમરી ટ્રીક

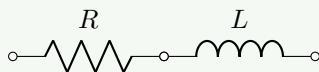
"SeVoPa: Series Voltage, Parallel current amplification"

પ્રશ્ન 4(બ) [4 ગુણ]**પ્રશ્ન 4(બ) [4 ગુણ]****ગુણ**

કોઇલના Q નું સમીકરણ તારવો.

જવાબ

કોઈલનો Q-ફેક્ટર:



તારણ:

1. Q-ફેક્ટર વ્યાખ્યાપિત છે: $Q = \frac{\text{Energy stored}}{\text{Energy dissipated per cycle}}$ (સંગ્રહિત ઊર્જા / વ્યથ થતી ઊર્જા)
 2. ઇન્ડક્ટરમાં સંગ્રહિત ઊર્જા = $\frac{1}{2}LI^2$
 3. રેઝિસ્ટરમાં વ્યથ થતો પાવર = I^2R
 4. પ્રતિ સાથકલ વ્યથ થતી ઊર્જા = પાવર × સમયગાળો = $I^2R \times \frac{1}{f}$
 5. તેથી: $Q = \frac{\frac{1}{2}LI^2}{I^2R \times \frac{1}{f}}$
 6. સાદુરૂપ: $Q = \frac{2\pi \times \frac{1}{2}LI^2 \times f}{I^2R}$
 7. $Q = \frac{2\pi f \times L}{R} = \frac{\omega L}{R}$
- અંતિમ સમીકરણ:** $Q = \frac{\omega L}{R} = \frac{2\pi f L}{R} = \frac{X_L}{R}$

મેમરી ટ્રીક

"QualityEDR: Quality equals Energy stored Divided by energy lost per Radian"

પ્રશ્ન 4(ક) [7 ગુણ]

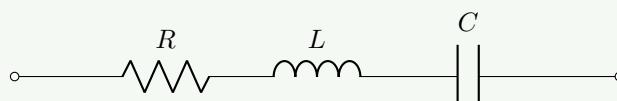
પ્રશ્ન 4(ક) [7 ગુણ]

ગુણ

સિરીઝ R-L-C સર્કિટ ની રેઝિનન્સ ફિક્વાન્સીનું સમીકરણ તારવો.

જવાબ

સિરીઝ R-L-C સર્કિટ:



આફ્ટિ 13. સિરીઝ RLC સર્કિટ

તારણ:

1. સિરીઝ RLC સર્કિટનું ઇમ્પિન્સ: $Z = R + j(X_L - X_C)$
2. જ્યાં: $X_L = \omega L$ અને $X_C = \frac{1}{\omega C}$
3. રેઝિનન્સ પર, $X_L = X_C$ (ઇન્ડક્ટિવ અને કેપેસિટિવ રિયેક્ટન્સ સમાન છે)
4. તેથી: $\omega L = \frac{1}{\omega C}$
5. ω માટે ઉકેલતા: $\omega^2 = \frac{1}{LC}$
6. રેઝિનન્સ ફિક્વાન્સી: $\omega_0 = \frac{1}{\sqrt{LC}}$
7. ફિક્વાન્સી f ના સંદર્ભમાં: $f_0 = \frac{1}{2\pi\sqrt{LC}}$

રેઝિનન્સ પર ખાસિયતો:

- ઇમ્પિન્સ ન્યૂનતમ છે (સંપૂર્ણપણે રેઝિસ્ટિવ: $Z = R$)
- કર્ટ મહત્તમ છે ($I = V/R$)
- પાવર ફેક્ટર યુનિટી છે (સર્કિટ રેઝિસ્ટિવ દેખાય છે)
- L અને C પરના વોલ્ટેજ સમાન અને વિરુદ્ધ છે

મેમરી ટ્રીક

"RES: Reactances Equal at Series resonance"

પ્રશ્ન 4(અ) OR [3 ગુણ]

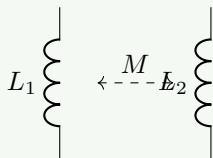
પ્રશ્ન 4(અ) OR [3 ગુણ]

ગુણ

કપદ સર્કિટ એટલે શું? સેલ્ફ ઇન્ડક્ટન્સ અને મ્યુચ્યુઅલ ઇન્ડક્ટન્સ ની વ્યાખ્યા આપો.

જવાબ

કપદ સર્કિટ્સ: બે કે તેથી વધુ સર્કિટ જે ચુંબકીય રીતે જોડાયેલી હોય જેથી તેમના પરસ્પર ચુંબકીય ક્ષેત્ર દ્વારા ઓર્જા એકમાંથી બીજામાં સ્થાનાંતરિત થઈ શકે.



આકૃતિ 14. કપદ કોઇલ્સ

સેલ્ફ-ઇન્ડક્ટન્સ (L): સર્કિટનો ગુણધર્મ જેના દ્વારા કરેટમાં ફેરફાર તે જ સર્કિટમાં સેલ્ફ-ઇન્ડક્ટન્સ EMF ઉત્પત્ત કરે છે. $L = \Phi/I$ (તે ઉત્પત્ત કરતા કરેટ સાથે મેગ્નેટિક ફ્લકસનો ગુણોત્તર)

મ્યુચ્યુઅલ ઇન્ડક્ટન્સ (M): સર્કિટનો ગુણધર્મ જેના દ્વારા એક સર્કિટમાં કરેટનો ફેરફાર બીજુ સર્કિટમાં EMF ઉત્પત્ત કરે છે. $M = \Phi_{21}/I_1$ (સર્કિટ 1 ના કરેટને લીધે સર્કિટ 2 માં ઉત્પત્ત થતા ફ્લકસનો ગુણોત્તર)

મેમરી ટ્રીક

"SiMu: Self in Mine, Mutual in Yours"

પ્રશ્ન 4(બ) OR [4 ગુણ]

પ્રશ્ન 4(બ) OR [4 ગુણ]

ગુણ

કોએફિશીયન્ટ ઓફ કપલિંગ (K) નું સમીકરણ તારવો.

જવાબ

કોએફિશીયન્ટ ઓફ કપલિંગ (K):

તારણ:

1. બે કોઇલ વચ્ચેનો મ્યુચ્યુઅલ ઇન્ડક્ટન્સ (M) આધાર રાખે છે:

- કોઇલના સેલ્ફ-ઇન્ડક્ટન્સ (L_1 અને L_2)
- ભૌતિક ગોઠવણા (નિકટતા અને દિશા)

2. મહત્તમ શક્ય મ્યુચ્યુઅલ ઇન્ડક્ટન્સ: $M_{max} = \sqrt{L_1 L_2}$

3. કપલિંગનો કોએફિશીયન્ટ આ રીતે વ્યાખ્યાપિત થાય છે: $k = \frac{M}{M_{max}}$

4. તેથી: $k = \frac{M}{\sqrt{L_1 L_2}}$

લક્ષણો:

- k ની કિમત 0 (કપલિંગ નથી) થી 1 (પૂર્ણ કપલિંગ) સુધી હોય છે
- k ભૂમિતિ, અભિગમ અને માધ્યમ પર આધાર રાખે છે
- સામાન્ય ટ્રોન્સફોર્મર: $k = 0.95$ થી 0.99
- એર-કોર કોઈલ: $k = 0.01$ થી 0.5

મેમરી ટ્રીક

"KMutual: K Measures Mutual linkage proportion"

પ્રશ્ન 4(ક) OR [7 ગુણ]

પ્રશ્ન 4(ક) OR [7 ગુણ]

ગુણ

એક RLC સિરીઝ સર્કિટ માં $R = 30\Omega$, $L = 0.5H$, $C = 5\mu F$ આપેલ છે. તો ગણતરી કરો (1) રેઝનન્સ ફ્રીકવન્સી (2) Q ફેકટર (3) બેન્ડ વિદ્ધથ

જવાબ

આપેલ છે:

- રેઝનન્સ, $R = 30\Omega$
- ઇન્ડક્ટન્સ, $L = 0.5H$
- કેપેસિટન્સ, $C = 5\mu F = 5 \times 10^{-6}F$

ગણતરી:

(i) રેઝનન્સ ફ્રીકવન્સી:

- $f_0 = \frac{1}{2\pi\sqrt{LC}}$
- $f_0 = \frac{1}{2\pi\sqrt{0.5 \times 5 \times 10^{-6}}}$
- $f_0 = 100.76 \text{ Hz} \approx 100 \text{ Hz}$

(ii) Q ફેકટર:

- $Q = \frac{1}{R} \sqrt{\frac{L}{C}}$
- $Q = \frac{1}{30} \sqrt{\frac{0.5}{5 \times 10^{-6}}}$
- $Q = 10.54$

(iii) બેન્ડ વિદ્ધથ (BW):

- $BW = \frac{f_0}{Q}$
- $BW = \frac{100.76}{10.54} = 9.56 \text{ Hz}$

પૈરામીટર	સૂત્ર	કિમત
રેઝનન્સ ફ્રીકવન્સી (f_0)	$\frac{1}{2\pi\sqrt{LC}}$	100 Hz
કવોલિટી ફેકટર (Q)	$\frac{1}{R} \sqrt{\frac{L}{C}}$	10.54
બેન્ડ વિદ્ધથ (BW)	f_0/Q	9.56 Hz

મેમરી ટ્રીક

"RQB: Resonance Quality determines Bandwidth"

પ્રશ્ન 5(અ) [3 ગુણ]

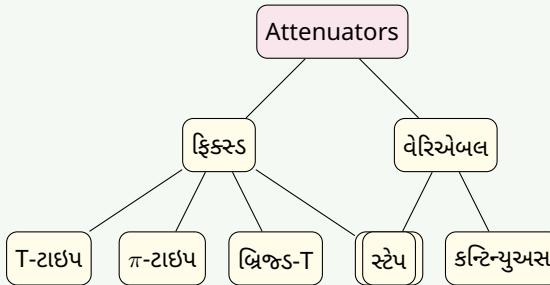
પ્રશ્ન 5(અ) [3 ગુણ]

ગુણ

એટેન્ચુઅટરના પ્રકારોનું વર્ગીકરણ કરો.

જવાબ

એટેન્યુઅટેર્સ: રેઝિસ્ટરનું નેટવર્ક જે સિગલ લેવલને ડિસ્ટોર્શન વગર ઘટાડવા (એટેન્યુઅટેર) માટે રચાયેલ છે.
એટેન્યુઅટેર્સના પ્રકાર:



આકૃતિ 15. એટેન્યુઅટેર્સનું વર્ગીકરણ

- રચનાના આધારે: T-પાડ, π-પાડ, બ્રિજડ-ટ, લેટિસ
- સપ્રમાણતાના આધારે: સિમેટ્રિકલ (સમાન Z દન/આઉટ), અસિમેટ્રિકલ

મેમરી ટ્રીક

"ATP Fixed: Attenuator Types include Pad, Tee, Lattice"

પ્રશ્ન 5(બ) [4 ગુણ]

પ્રશ્ન 5(બ) [4 ગુણ]

ગુણ

એટેન્યુઅટેર અને નેપર વચ્ચેનો સંબંધ તારવો.

જવાબ

એટેન્યુઅશન અને નેપર વચ્ચેનો સંબંધ:

- એટેન્યુઅશન (α): ઇનપુટ વોલ્ટેજ (કે કરંટ) અને આઉટપુટ વોલ્ટેજ (કે કરંટ) નો ગુણોત્તર.
- નેપર (Np): ગુણોત્તરોનું નેચરલ લોગોરિધ્મિક એકમ.

તારણ:

- વોલ્ટેજ ગુણોત્તર V_1/V_2 માટે:
 - નેપરમાં એટેન્યુઅશન = $\ln(V_1/V_2)$
 - ડેસિબલમાં એટેન્યુઅશન = $20 \log_{10}(V_1/V_2)$
- પાવર ગુણોત્તર P_1/P_2 માટે:
 - નેપરમાં એટેન્યુઅશન = $\frac{1}{2} \ln(P_1/P_2)$
 - ડેસિબલમાં એટેન્યુઅશન = $10 \log_{10}(P_1/P_2)$

- dB અને નેપર વચ્ચેનો સંબંધ:
 - 1 નેપર = 8.686 dB
 - 1 dB = 0.115 નેપર

એકમ	વોલ્ટેજ ગુણોત્તર	પાવર ગુણોત્તર
નેપર (Np)	$\ln(V_1/V_2)$	$\frac{1}{2} \ln(P_1/P_2)$
ડેસિબલ (dB)	$20 \log_{10}(V_1/V_2)$	$10 \log_{10}(P_1/P_2)$

મેમરી ટ્રીક

"NED: Neper Equals Decibel divided by 8.686"

પ્રશ્ન 5(ક) [7 ગુણ]

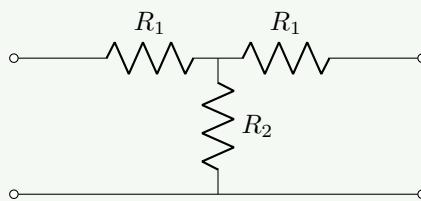
પ્રશ્ન 5(ક) [7 ગુણ]

ગુણ

સિમેટ્રિકલ T એટેન્યુઅટર માટે R1 અને R2 ના સમીક્ષણો તારવો.

જવાબ

સિમેટ્રિકલ T એટેન્યુઅટર:



આકૃતિ 16. સિમેટ્રિકલ T એટેન્યુઅટર

તારણ:

- કરેક્ટરિસ્ટિક ઇમ્પિડન્સ Z_0 સાથેના સિમેટ્રિકલ T-એટેન્યુઅટર માટે:
 - ઇનપુટ અને આઉટપુટ ઇમ્પિડન્સ બંને Z_0 બરાબર હોવા જોઈએ
 - એટેન્યુઅશન ગુણોત્તર $N = V_1/V_2 = I_2/I_1$
- સર્કટ એનાલિસથી:
 - $R_1 = Z_0 \frac{N-1}{N+1}$
 - $R_2 = \frac{2Z_0 N}{N^2-1}$
- dB માં એટેન્યુઅશન (α) માટે:
 - $N = 10^{\alpha/20}$
 - $R_1 = Z_0 \tanh(\alpha/2)$
 - $R_2 = Z_0 / \sinh(\alpha)$

અંતિમ સમીકરણો:

- $R_1 = Z_0 \frac{N-1}{N+1}$
- $R_2 = \frac{2Z_0 N}{N^2-1}$

મેમરી ટ્રીક

"TSR: T-attenuator Symmetry Requires equal R1 values"

પ્રશ્ન 5(અ) OR [3 ગુણ]

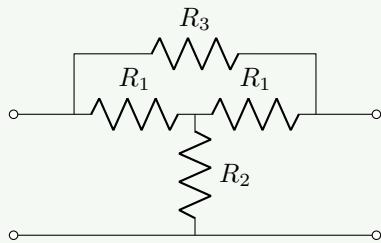
પ્રશ્ન 5(અ) OR [3 ગુણ]

ગુણ

સિમેટ્રિકલ બ્રિજ T અને સિમેટ્રિકલ લેટિસ એટેન્યુઅટરની આકૃતિ દોરો.

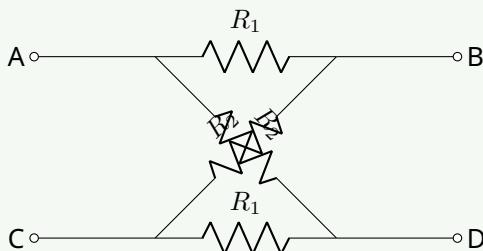
જવાબ

સિમેટ્રિકલ બ્રિજ-T એટેન્યુઅટર:



આકૃતિ 17. બિજ-T એટેન્યુઅટર

સિમેટ્રિકલ લેટિસ એટેન્યુઅટર:



આકૃતિ 18. લેટિસ એટેન્યુઅટર

લક્ષણો:

- બિજ-T: T અને π એટેન્યુઅટર્સની સુવિધાઓને જોડે છે.
- લેટિસ: ઉત્તમ ફેજ/ફિક્વન્સી રિસ્પોન્સ સાથે બેલેન્સડ ગોઠવણા.

મેમરી ટ્રીક

"BL-BA: Bridge Ladder, Balanced Attenuators"

પ્રશ્ન 5(બ્ય) OR [4 ગુણ]

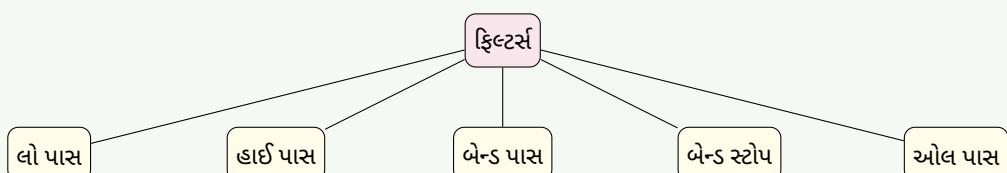
પ્રશ્ન 5(બ્ય) OR [4 ગુણ]

ગુણ

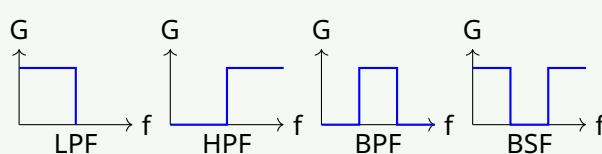
ફિલ્ટરનું ફિક્વન્સી આધારિત વર્ગીકરણ લખો અને દરેક ના ફિક્વન્સી રિસ્પોન્સ મા પાસ બેન્ડ અને સ્ટોપ બેન્ડ બતાવો.

જવાબ

ફિક્વન્સી આધારિત ફિલ્ટરનું વર્ગીકરણ:



ફિક્વન્સી રિસ્પોન્સ:



આકૃતિ 19. આદર્શ ફિક્વાન્સી રિસ્પોન્સ

મેમરી ટ્રીક

"LHBBA: Low High Band-pass Band-stop All-pass"

પ્રશ્ન 5(ક) OR [7 ગુણ]

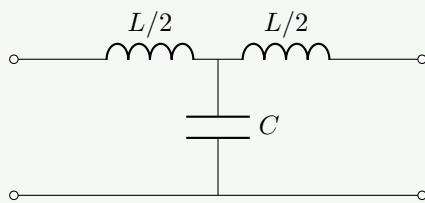
પ્રશ્ન 5(ક) OR [7 ગુણ]

ગુણ

T-સેક્શન અને π-સેક્શન કોન્સ્ટન્ટ-K લો પાસ ફિલ્ટરની આકૃતિ દોરો અને કટ-ઓફ ફિક્વાન્સીનું સમીકરણ તારવો.

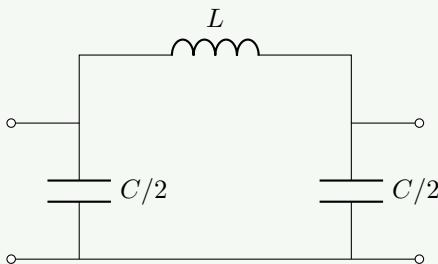
જવાબ

T-સેક્શન કોન્સ્ટન્ટ-K લો પાસ ફિલ્ટર:



આકૃતિ 20. T-સેક્શન LPF

π-સેક્શન કોન્સ્ટન્ટ-K લો પાસ ફિલ્ટર:



આકૃતિ 21. π-સેક્શન LPF

કટ-ઓફ ફિક્વાન્સીનું તારણ:

1. કોન્સ્ટન્ટ-K ફિલ્ટર માટે:
 - $Z_1 \times Z_2 = R_0^2$ (કોન્સ્ટન્ટ ઇમ્પિડન્સ વર્ગ)
 - $Z_1 = j\omega L$ (સિરીઝ ઇમ્પિડન્સ)
 - $Z_2 = \frac{1}{j\omega C}$ (શાંટ ઇમ્પિડન્સ)
2. $R_0^2 = j\omega L \times \frac{1}{j\omega C} = \frac{L}{C} \Rightarrow R_0 = \sqrt{L/C}$
3. પાસ બેન્ડ શરત: $-1 < \frac{Z_1}{4Z_2} < 0$
4. કટ-ઓફ ફિક્વાન્સી પર: $\frac{\omega^2 LC}{4} = 1$
5. $\omega_c = \frac{2}{\sqrt{LC}}$
6. $f_c = \frac{1}{\pi\sqrt{LC}}$

અંતિમ સમીકરણ: $f_c = \frac{1}{\pi\sqrt{LC}}$

મેમરી ટ્રીક

"KCLP: Konstant-k Cutoff in Low Pass depends on L and C product"