

# ઇલેક્ટ્રોનિક મેઝરમેન્ટ્સ એન્ડ ઇન્સ્ટ્રુમેન્ટ્સ (4331102) - સમર 2023 સોલ્યુશન

Milav Dabgar

July 19, 2023

## પ્રશ્ન 1(a) [3 ગુણ]

તમામ પ્રકારની સિસ્ટેમેટિક ભૂલને ઘટાડવા માટેના પગલાંઓનું વર્ણન કરો.

### જવાબ

સિસ્ટેમેટિક ભૂલ ઘટાડવાના પગલાં:

કોષ્ટક 1. Systematic Errors ઘટાડવાના પગલાં

પગલું	વર્ણન
1. કેલિબ્રેશન	પ્રમાણભૂત સંદર્ભ સાથે સાધનોનું સમયાંતરે કેલિબ્રેશન કરવું
2. સુધારણા	સુધારણા ફેક્ટર અથવા ઓફ્સેટ વેલ્યુ લાગુ કરવું
3. નિયંત્રણ	સ્થિર પર્યાવરણીય પરિસ્થિતિઓ (તાપમાન, બેજ) જાળવવી
4. તકનીક	યોગ્ય માપન તકનીકો અને પ્રક્રિયાઓનો ઉપયોગ કરવો
5. સાધન	જરૂરી ચોકસાઈ સાથે યોગ્ય સાધનોની પસંદગી કરવી

### મેમરી ટ્રીક

“CCCTS: Calibrate, Correct, Control, Technique, Select”

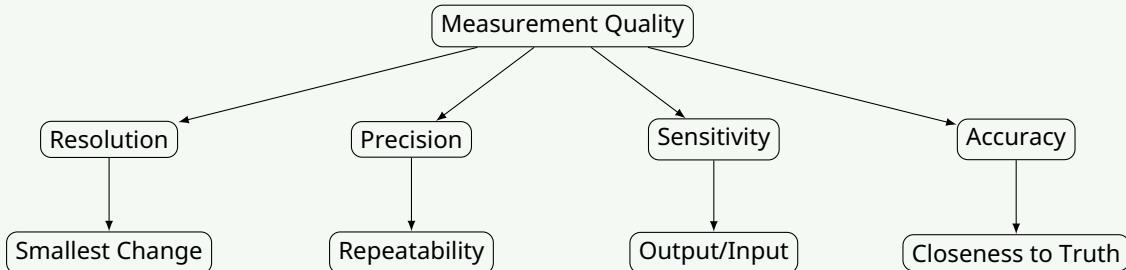
## પ્રશ્ન 1(b) [4 ગુણ]

વ્યાખ્યાયિત કરો: રીજોલ્યુશન, પ્રિસિજન, સેન્સીટિવિટી અને એક્યુરસી.

### જવાબ

કોષ્ટક 2. માપન લાક્ષણિકતાઓ વ્યાખ્યાઓ

શબ્દ	વ્યાખ્યા
રીજોલ્યુશન	સાધન દ્વારા શોધી શકાય તેવો ઇનપુટમાં સૌથી નાનો ફેરફાર
પ્રિસિજન	ન્યૂનતમ રેન્ડમ ભૂલ સાથે માપનની સુસંગતતા અથવા પુનરાવર્તનીયતા
સેન્સીટિવિટી	ઇનપુટના ફેરફાર માટે આઉટપુટમાં ફેરફારનું પ્રમાણ ( $\Delta O / \Delta I$ )
એક્યુરસી	માપેલા મૂલ્યનો સાચા અથવા સ્વીકૃત માનક મૂલ્ય સાથે નજીકપણું



આકૃતિ 1. Measurement Characteristics

## મેમરી ટ્રીક

``RSPA: Resolve Signals Precisely and Accurately''

## પ્રશ્ન 1(c) [7 ગુણ]

Q મીટરનો સિદ્ધાંત અને પ્રેક્ટિકલ Q મીટરની કામગીરી સમજાવો.

## જવાબ

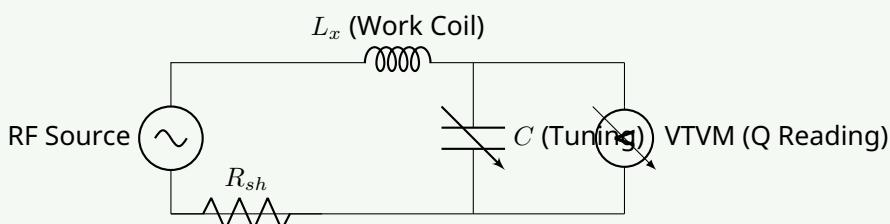
## સિદ્ધાંત:

- સીરીઝ રેઝોનન્સ પર આધારિત જ્યાં  $Q = X_L/R$  અથવા  $X_C/R$  રેઝોનન્સ સ્થિતિએ
- રેઝોનન્સ સ્થિતિએ વોલ્ટેજ મેન્યુફિક્ષન માપે છે

## પ્રેક્ટિકલ Q મીટરની કામગીરી:

કોષ્ટક 3. પ્રાયોગિક Q મીટરના ઘટકો

ઘટક	કાર્ય
ઓસિલેટર	વેરીએબલ ફીકવન્સી સિચલ (50kHz થી 50MHz) જનરેટ કરે છે
વક્ફ કોઈલ	ટેસ્ટ હેઠળની ઇન્ડક્ટર (કેલિબ્રેટેડ કેપેસિટર સાથે સીરીઝમાં જોડાયેલ)
કેપેસિટર	રેઝોનન્સ ટ્યુનિંગ માટે વેરીએબલ કેલિબ્રેટેડ કેપેસિટર
VTVM	કેપેસિટર પર રેઝોનન્ટ વોલ્ટેજ માપે છે
શાન્ટ રેઝિસ્ટર	સર્કિટમાં કરંટનું મોનિટરિંગ કરે છે



આકૃતિ 2. Practical Q Meter

- Q ફીકટર ગણતરી:  $Q = V_2/V_1$  જ્યાં  $V_2$  કેપેસિટર પરનું વોલ્ટેજ અને  $V_1$  એપ્લાઇડ વોલ્ટેજ છે
- રેઝોનન્સ ઇન્ડિકેશન: કેપેસિટર પર મહત્વમાં વોલ્ટેજ રેઝોનન્સ દર્શાવે છે

## મેમરી ટ્રીક

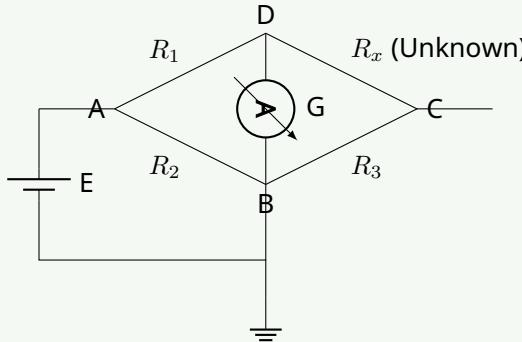
``VOCAL: Voltage ratio at resonance Oscillator Creates Amplification to measure coil quality''

## પ્રશ્ન 1(c OR) [7 ગુણ]

વહીટસ્ટોન બિજ સમજાવો અને બેલેન્સ કંડીશન માટે સમીકરણ મેળવો. વહીટસ્ટોન બિજની એપ્લિકેશન અને મર્યાદા લખો.

### જવાબ

વહીટસ્ટોન બિજ એ ઉચ્ચ સચોટતા સાથે અણાત પ્રતિરોધ માપવા માટે વપરાતું નેટવર્ક છે.



આકૃતિ 3. Wheatstone Bridge

#### બેલેન્સ કંડીશન સમીકરણની તારણા:

- બેલેન્સ સ્થિતિએ, ગેલ્વેનોમીટરમાંથી કરંટ પસાર થતો નથી ( $I_G = 0$ )
- પોઇન્ટ D પરનું પોટેન્શિયલ = પોઇન્ટ B પરનું પોટેન્શિયલ
- $R_1$  પરનું વોલ્ટેજ =  $R_2$  પરનું વોલ્ટેજ ( $I_1 R_1 = I_2 R_2$ )
- $R_x$  પરનું વોલ્ટેજ =  $R_3$  પરનું વોલ્ટેજ ( $I_1 R_x = I_2 R_3$ )

#### સમીકરણોને ભાગતા:

$$\frac{I_1 R_1}{I_1 R_x} = \frac{I_2 R_2}{I_2 R_3} \Rightarrow \frac{R_1}{R_x} = \frac{R_2}{R_3} \Rightarrow R_x = R_3 \left( \frac{R_1}{R_2} \right)$$

#### એપ્લિકેશન અને મર્યાદા:

કોષ્ટક 4. Wheatstone Bridge ના ઉપયોગો અને મર્યાદાઓ

એપ્લિકેશન	મર્યાદા
પ્રિસીઝન રેઝિસ્ટરન્સ મેઝરમેન્ટ	ખૂબ ઓછા રેઝિસ્ટરન્સ ( $< 1\Omega$ ) માટે નબળી ચોકસાઈ
ટ્રાન્સડ્યુસર ઇન્ટરફેસ (Strain gauge, RTD)	ગેલ્વેનોમીટરની સેન્સિટિવિટી દ્વારા મર્યાદિત
તાપમાન સેન્સિંગ	સંપર્ક પ્રતિરોધ ચોકસાઈને અસર કરે છે

### મેમરી ટ્રીક

“BEAR: Balance Equation at Arms Ratio”

## પ્રશ્ન 2(a) [3 ગુણ]

મૂવિંગ આર્યન અને મૂવિંગ કોઇલ પ્રકારના સાધનો વચ્ચે તફાવત કરો.

### જવાબ

કોષ્ટક 5. તફાવત: Moving Iron vs PMMC ઇન્સ્ટ્રુમેન્ટ્સ

પેરામીટર	મૂવિંગ આર્થન ઇન્સ્ટ્રુમેન્ટ	મૂવિંગ કોઇલ ઇન્સ્ટ્રુમેન્ટ
ઓપરેટિંગ પ્રિન્સિપલ	મેગ્નેટિક એટ્રેક્શન અથવા રિપલ્શન	કર્રટ-કેરોંગ કન્ડક્ટર પર ઇલેક્ટ્રોમેચેટિક ફોર્સ
સ્કેલ	નોન-યુનિફોર્મ સ્કેલ	યુનિફોર્મ સ્કેલ
ફીકવન્સી રેન્જ	AC અને DC બંને માટે કામ કરે છે	માત્ર DC (રેકિટફાઈ કર્યા સિવાય)
ચોકસાઈઝ	ઓછી (1-2.5%)	વધારે (0.1-1%)
ડેમ્પિંગ	એર ફ્લાક્ષન ડેમ્પિંગ	એડી કર્રટ ડેમ્પિંગ
પાવર વપરાશ	વધારે	ઓછી

## મેમરી ટ્રીક

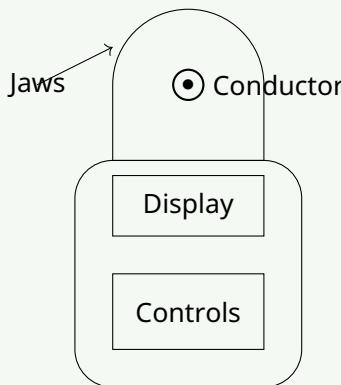
“IRON-COIL: Iron uses Repulsion with Non-uniform scale; COIL uses Current with Organized, Improved, Linear scale”

## પ્રશ્ન 2(b) [4 ગુણ]

કલેમ્પ ઓન એમીટરનું કન્સ્ટ્રક્શન દીરો અને વિગતવાર સમજાવો.

## જવાબ

કલેમ્પ-ઓન એમીટરનો કન્સ્ટ્રક્શન આકૃતિ:



આકૃતિ 4. Clamp-on Ammeter

ઘટકો અને કાર્યો:

- કોર: સ્પેલટ લેમિનેટેડ ફેરોમેચેટિક કોર જે ખોલી/બંધ કરી શકાય છે
- કોઇલ: કોર પર વીટાળોલા સેકન્ડરી વાઇન્ડિંગ
- કન્ડક્ટર: પ્રાઇમરી કન્ડક્ટર (માપવાના કરંટ) કોરમાંથી પસાર થાય છે
- મેઝરમેન્ટ સર્કિટ: ઇન્ડ્યુસ્ટ્રિયુનિયન કર્રટ પ્રોસેસ કરે છે અને રીડિંગ દર્શાવે છે
- વાર્કિંગ પ્રિન્સિપલ: ટ્રાન્સફોર્મર પ્રિન્સિપલ પર આધારિત જ્યાં કન્ડક્ટર સિંગલ-ટર્ન પ્રાઇમરી વાઇન્ડિંગ તરીકે કામ કરે છે, જે કર્ટના પ્રમાણમાં મેચેટિક ફ્લક્સ બનાવે છે.

## મેમરી ટ્રીક

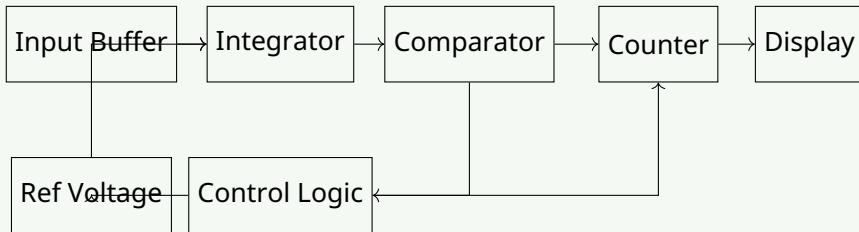
“CLASP: Conductor-Loop Amperes Sensed by Primary-secondary relationship”

## પ્રશ્ન 2(c) [7 ગુણ]

થોળ્ય ડાયાગ્રામ સાથે ઇન્ટીગ્રેટોંગ પ્રકારના DVMનું કાર્ય અને ફાયદાઓનું વર્ણન કરો.

**જવાબ**

ઇન્ટિગ્રેટિંગ-ડાઇપ ડિજિટલ વોલ્ટમીટર ડ્યુઅલ-સ્લોપ ઇન્ટિગ્રેશન વડે એનાલોગ વોલ્ટેજને ડિજિટલ વેલ્યુમાં રૂપાંતરિત કરે છે.  
બ્લોક ડાયાગ્રામ:



આકૃતિ 5. Integrating DVM

**વર્કિંગ પ્રિન્સિપલ:**

કોષ્ટક 6. ઇન્ટીગ્રેટિંગ DVM ના તબક્કા

ક્રમ	વર્ણન
1. નન-અપ	અજ્ઞાત ઇનપુટ વોલ્ટેજનું ફિક્સડ સમય $T_1$ માટે ઇન્ટિગ્રેશન થાય છે
2. નન-ડાઉન	રેફરન્સ વોલ્ટેજ (વિપરીત પોલારિટી) નું આઉટપુટ શૂન્ય થાય ત્યાં સુધી ઇન્ટિગ્રેશન થાય છે
3. મેઝરમેન્ટ	નન-ડાઉનનો સમય $T_2$ ઇનપુટ વોલ્ટેજના પ્રમાણમાં હોય છે ( $V_{in} = V_{ref} \frac{T_2}{T_1}$ )
4. ડિસ્પ્લે	ગણતરી કરેલ ડિજિટલ વેલ્યુ પ્રદર્શિત થાય છે

**ફાયદાઓ:**

- નોઇજ રિજેક્શન: પાવર લાઇન નોઇજ માટે ઉત્તમ રિજેક્શન
- ચોક્સાઈં: અત્યંત ચોક્સાઈં (0.005% થી 0.05%)
- સ્થિરતા: ઘટક સહનશીલતાથી ઓછી અસર પામે છે

**મેમરી ટ્રીક**

``RISES: Ramp Integration Samples and Eliminates Spikes''

**પ્રશ્ન 2(a OR) [3 ગુણ]**

એનાલોગ વોલ્ટમીટર અને ડિજિટલ વોલ્ટમીટર વચ્ચે તફાવત કરો.

**જવાબ**

કોષ્ટક 7. તફાવત: ડિજિટલ VS એનાલોગ વોલ્ટમીટર

પેરામીટર	ડિજિટલ વોલ્ટમીટર	એનાલોગ વોલ્ટમીટર
ડિસ્પ્લે	ન્યુમેરિક ડિસ્પ્લે (અંકો)	સ્કેલ પર પોઇન્ટર મૂવમેન્ટ
રીડિંગ એરર	કોઈ પેરેલેક્સ એરર નહીં	પેરેલેક્સ એરર ને આધિન
રીજોલ્યુશન	ઉચ્ચ (ડિજિટસની સંખ્યા દ્વારા સીમિત)	સ્કેલ ડિવિઝન દ્વારા મર્યાદિત
ચોક્સાઈં	વધુ સારી (સામાન્ય રીતે 0.05% થી 0.5%)	ઓછી (સામાન્ય રીતે 1% થી 3%)
આઉટપુટ	ઇન્ટરફેસિંગ માટે ડિજિટલ આઉટપુટ આપી શકે છે	સીધું ડિજિટલ આઉટપુટ નથી

**મેમરી ટ્રીક**

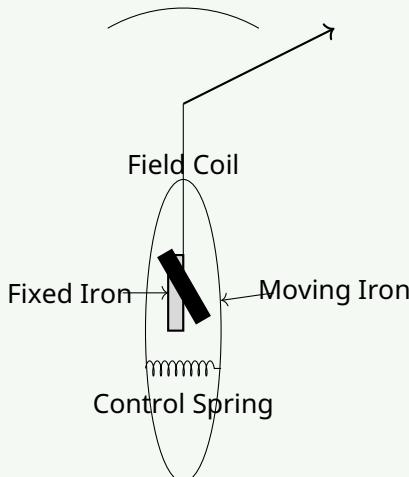
``DAPPER: Digital Accuracy and Precise readings; Parallax Error in Reading analog''

## પ્રશ્ન 2(b OR) [4 ગુણ]

મૂવિંગ આર્થર્ન ટાઇપ મીટરનું કન્સ્ટ્રક્શન ડાયાગ્રામ દોરો અને વિગતવાર સમજાવો.

### જવાબ

મૂવિંગ આર્થર્ન મીટરનો કન્સ્ટ્રક્શન ડાયાગ્રામ:



આકૃતિ 6. Repulsion Type MI Instrument

### વર્કિંગ પ્રિન્સિપલ અને ઘટકો:

- કોઈલ: કરેટના પ્રમાણમાં મેગ્નેટિક ફિલ્ડ ઉત્પન્ન કરે છે
- આર્થર્ન વેન્સ: બે સોફ્ટ આર્થર્ન પીસ (એક ફિક્સેડ, એક હલનચલન કરી શકે તેવું)
- મૂવમેન્ટ: સમાન રીતે મેગ્નેટાઇઝ આર્થર્ન પીસ વચ્ચે મેગ્નેટિક રિપલ્શન
- કંટ્રોલ: સિંગલ ટ્રાન્સફોર્મેર વિરોધી ટોર્ક પ્રદાન કરે છે
- ડિસ્પ્લે: એર ફિક્શન ડિસ્પ્લે મેકનિકિયમ

### મેમરી ટ્રીક

“MIRROR: Magnetic Interaction Requires Repulsion/atraction Of Related iron pieces”

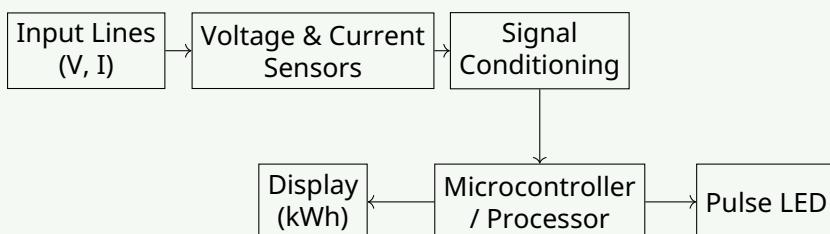
## પ્રશ્ન 2(c OR) [7 ગુણ]

એનર્જી મીટરના કન્સ્ટ્રક્શન ડાયાગ્રામનું વર્ણન કરો અને વિગતવાર સમજાવો.

### જવાબ

ઇલેક્ટ્રોનિક એનર્જી મીટર કિલોવોટ-અવરમાં વીજળી ઊર્જાની ખપત માપે છે.

### કન્સ્ટ્રક્શન ડાયાગ્રામ:



આકૃતિ 7. Electronic Energy Meter

### ઘટકો અને કાર્ય:

## કોષ્ટક 8. એનર્જી મીટરના ઘટકો

ઘટક	કાર્ય
વોલ્ટેજ સેન્સર	વોલ્ટેજ માપવા માટે પોટેન્શિયલ ટ્રાન્સફોર્મર અથવા રેજિસ્ટ્રિવ ડિવાઇડર
કરંટ સેન્સર	કરંટ માપવા માટે કરંટ ટ્રાન્સફોર્મર અથવા શન્ટ રેજિસ્ટર
માલ્ટિપ્લાયર	ઇન્સ્ટ્રેન્યુસ વોલ્ટેજ અને કરંટ વેલ્ચુને ગુણાકાર કરે છે
માઇક્રોક્રોલર	સિગ્નલ પ્રોસેસ કરે છે અને ઊર્જા વપરાશની ગણતરી કરે છે
ડિસ્પ્લે	kWh માં વપરાશ બતાવવા માટે LCD અથવા LED

## વક્ષિગ પ્રિન્સિપલ:

- વોલ્ટેજ અને કરંટ સંબંધિત સેન્સર દ્વારા સેન્સ થાય છે
- સિગ્નલનો ગુણાકાર ઇન્સ્ટ્રેન્યુસ પાવર મેળવવા માટે થાય છે
- ઊર્જાની ગણતરી માટે સમય પર પાવરનું ઇન્ટિગ્રેશન થાય છે
- ઊર્જા કિલોવૉટ-અવર (kWh) તરીકે પ્રદર્શિત થાય છે

## મેમરી ટ્રીક

``WATTAGE: Work And Time Tracked As Generated Electrical energy''

## પ્રશ્ન 3(a) [3 ગુણા]

ફીકવંસી માપન અને ફેઝ ઔંગલ માપન માટે લિસાજ્સ પેટર્ન લાગુ કરો.

## જવાબ

ઓસિલેસ્કોપ સ્કીન પર લિસાજ્સ પેટર્ન ફીકવંસી રેશિયો અને ફેઝ ડિફરન્સ માપવામાં મદદ કરે છે.

## ફીકવંસી મેઝરમેન્ટ:

- $f_y/f_x = \frac{Y\text{-એક્સિસ પર ટેન્જન્ટ પોઇન્ટ્સ}}{X\text{-એક્સિસ પર ટેન્જન્ટ પોઇન્ટ્સ}}$
- સર્કલ/ઇલિપ્સ = 1:1 રેશિયો
- ફિંગર 8 = 2:1 રેશિયો

## ફેઝ ઔંગલ મેઝરમેન્ટ (1:1 રેશિયો):

- પેટર્ન ઇલિપ્સ છે
- $\sin \phi = A/B$
- A: Y-એક્સિસ પર ઇન્ટરસેક્ટ (સેન્ટરથી)
- B: Y-એક્સિસ પર મેક્સિમમ ડિફ્લેક્શન
- સર્કલ =  $90^\circ$ , લાઈન =  $0^\circ$  અથવા  $180^\circ$

## મેમરી ટ્રીક

``LIPS: Lissajous Indicates Phase and Signal frequency''

## પ્રશ્ન 3(b) [4 ગુણા]

CRO માં ગ્રેટીક્યુલ્સ અને તેના પ્રકારોના પણ સમજાવો.

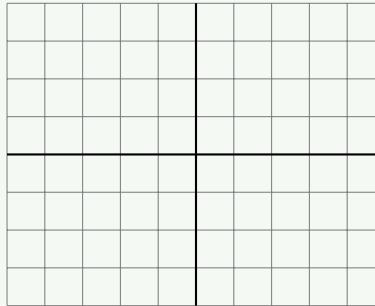
## જવાબ

ગ્રેટીક્યુલ્સ એને CRO સ્કીન પર માપન માટેના રેફરન્સ માર્કિંગ્સ છે.

## પ્રકારો:

## કોષ્ટક 9. CRO Graticules ના પ્રકારો

ગ્રેટીક્યુલ પ્રકાર	વર્ણન	એપ્લિકેશન
ઇન્સ્ટ્રન્શનલ	CRT ગ્લાસની અંદર માર્કિંગ્સ	પેરેલેક્સ એર દૂર કરે છે
ઓક્સાસ્ટર્નિલ	સ્ક્રીન પર પ્લાસ્ટિક ઓવરલે	બદલી શકાય તેવું, સર્ટું
ઇલેક્ટ્રોનિક	ઇલેક્ટ્રોનિક રીતે જનરેટ થયેલું	ડિજિટલ સ્ટોરેજ ઓસિલોસ્કોપ્સ



Standard 8x10 div Graticule

આકૃતિ 8. CRO Graticule

### મેમરી ટ્રીક

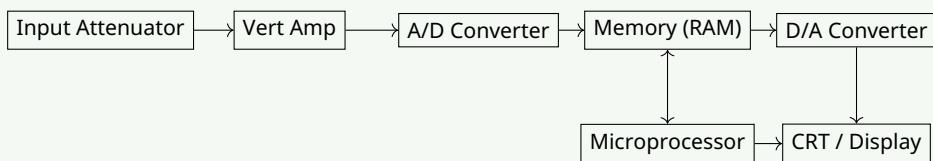
“GRID: Graticule References for Intensity and Distance”

## પ્રશ્ન 3(c) [7 ગુણ]

ડિજિટલ સ્ટોરેજ ઓસિલોસ્કોપ (DSO) ના બાંધકામ, બ્લોક ડાયાગ્રામ, કાર્ય અને ફાયદાનું વર્ણન કરો.

### જવાબ

#### બ્લોક ડાયાગ્રામ:



આકૃતિ 9. DSO Block Diagram

#### વર્ક્ષીગ પ્રિન્સિપલ:

- સિગ્નલ એક્ઝિવિશન: એનાલોગ સિગ્નલ ઉર્ચય ગતિએ સોમ્પલ કરવામાં આવે છે
- A/D કન્વર્ટર: કન્ટ્રિ-યુઅસ સિગ્નલ ડિસ્ક્રીટ ડિજિટલ વેલ્યુમાં કન્વર્ટ થાય છે
- સ્ટોરેજ: ડિજિટલ વેલ્યુ મેમરીમાં સ્ટોર થાય છે
- પ્રોસેસિંગ: માઇકોપોસ્ટેર સ્ટોર્ડ ડેટાનું એનાલિસિસ કરે છે
- ડિસ્પ્લે: ડેટા ડિસ્પ્લે માટે પાછો એનાલોગમાં કન્વર્ટ થાય છે અથવા સીધો LCD પર બતાવાય છે

DSOના ફાયદાઓ:

### કોષ્ટક 10. DSO ના ફાયદા

ફાયદો	વર્ણન
પ્રી-ટ્રિગાર વ્યંદુંગ	ટ્રિગાર ઇવેન્ટ પહેલાનો સિગ્નલ જોઈ શકાય છે
સિંગલ-શોટ કેપ્ચર	ટ્રાન્જિઅન્ટ ઇવેન્ટ્સ કેપ્ચર કરી શકાય છે
વેવફોર્મ સ્ટોરેજ	પછીના એનાલિસિસ માટે વેવફોર્મ સેવ કરી શકાય છે
સિગ્નલ પ્રોસેસિંગ	સિગ્નલ્સ પર એડવાન્સ્ડ મેથેમેટિકલ ઓપરેશન્સ

## મેમરી ટ્રીક

"SAMPLE: Storage And Memory Processes Live Events"

## પ્રશ્ન 3(a OR) [3 ગુણ]

CRO અને DSO વચ્ચે તફાવત કરો.

## જવાબ

કોષ્ટક 11. તફાવત: CRO vs DSO

પેરામીટર	એનાલોગ CRO	ડિજિટલ સ્ટોરેજ ઓસિલોસ્કોપ
સિંખલ પ્રોસેસિંગ	રીયલ-ટાઇમ એનાલોગ	ડિજિટાઇઝડ અને સ્ટોર્ડ
સ્ટોરેજ કેપેબિલિટી	કોઈ નહીં (ફોક્ટ ફોસ્ફર પર્સિસ્ટન્સ)	મેમરીમાં વેવફોર્મ સ્ટોર કરી શકે છે
બેન્ડવિડથ	સામાન્ય રીતે સરખી કિંમત રેન્જમાં ઉચ્ચ	સેમ્પલિંગ રેટ દ્વારા મર્યાદિત
પ્રી-ટ્રિગર વ્યુ	શક્ય નથી	ઉપલબ્ધ છે
સિંગલ-શોટ ઇવેન્ટ્સ	કેપ્ચર કરવા મુશ્કેલ	સરળતાથી કેપ્ચર થાય છે

## મેમરી ટ્રીક

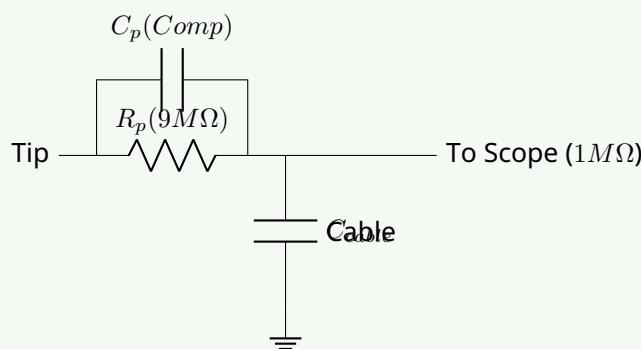
"ASPAD: Analog Shows Present; Digital Archives Data"

## પ્રશ્ન 3(b OR) [4 ગુણ]

10:1 પ્રોબનું માળખું વિગતવાર સમજાવો.

## જવાબ

10:1 પ્રોબ ઓસિલોસ્કોપની રેન્જ વધારવા માટે સિંખલ એમિલિયુડને 10 ગણું ઘટાડે છે.  
માળખું:



આકૃતિ 10. 10:1 Probe Circuit

ઘટકો:

કોષ્ટક 12. પ્રોબના ઘટકો

ઘટક	વર્ણન
પ્રોબ ટિપ	મેટલ કોન્ટેક્ટ પોઇન્ટ જે સર્કિટને સ્પર્શ કરે છે
કોમ્પેન્સેશન નેટવર્ક	ફીકવનસી કોમ્પેન્સેશન માટે RC સર્કિટ
પ્રોબ બોડી	ઘટકો માટે ઇન્સ્યુલેટેડ હાઉસિંગ
કેબલ	લો-કેપેસિટન્સ કોએક્સિયલ કેબલ

**વર્કિંગ પ્રિન્સિપલ:**

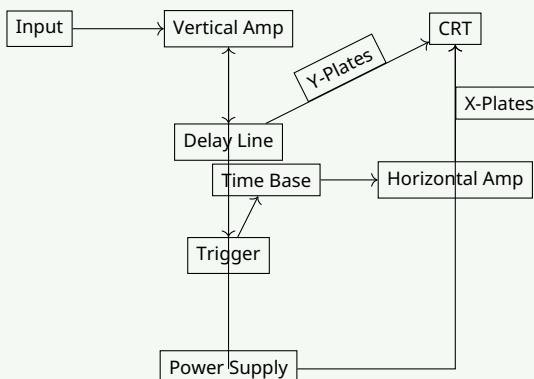
- ઓસિલોસ્કોપ ઇનપુટ સાથે વોલટેજ ડિવાઇડર બનાવે છે ( $9M\Omega$  પ્રોબ +  $1M\Omega$  સ્કોપ =  $10:1$  ડિવિઝન)
- કોમ્પેન્સેટિંગ કેપેસિટર ફ્લેટ ફીકવનસી રિસપોન્સ સુનિશ્ચિત કરે છે
- સર્કિટ લોર્ડિંગ ઇફેક્ટ ઘટાડે છે કારણે કે ઇફેક્ટિવ ઇનપુટ ઇમ્પિદન્સ વધે છે

**મેમરી ટ્રીક**

“TAPER: Ten-to-one Attenuation Preserves and Extends Range”

**પ્રશ્ન 3(c OR) [7 ગુણ]**

CROનું બ્લોક ડાયાગ્રામ, કાર્ય અને એપ્લિકેશનનું વર્ણન કરો.

**જવાબ****બ્લોક ડાયાગ્રામ:**

આકૃતિ 11. CRO Block Diagram

**વર્કિંગ પ્રિન્સિપલ:**

- વર્ટિકલ સિસ્ટમ: Y-ડિફ્લેક્શન માટે સિગ્નલ એમલીફાય કરે છે
- હીરિઝોન્ટલ સિસ્ટમ: X-સ્વીપ માટે સો-ટૂથ વેવ (ટાઇમ બેજ) જનરેટ કરે છે
- ટ્રિગર: સિગ્નલ સ્ટાર્ટ સાથે સ્વીપને સિંકનાઇઝ કરે છે
- CRT: ટ્રેસ પ્રદર્શિત કરે છે

**CROની એપ્લિકેશન:**

કોષ્ટક 13. CRO ના ઉપયોગો

એપ્લિકેશન	વર્ણન
વેવફોર્મ એનાલિસિસ	સિગ્નલ શેપ અને લક્ષણો વિજ્ઞાનલાઇઝ કરવા
ફીકવનસી મેજરમેન્ટ	ટાઇમ પીરિયડ માપી ફીકવનસી ગણવા
ફેઝ મેજરમેન્ટ	સિગ્નલ વચ્ચે ફેઝ રિલેશનશિપ સરખાવવા
વોલટેજ મેજરમેન્ટ	સિગ્નલ એમિલિટ્યુડ માપવા

## મેમરી ટ્રીક

“VIEW: Voltage Inspection and Electrical Waveform observation”

## પ્રશ્ન 4(a) [3 ગુણ]

ઓપ્ટિકલ એન્કોડરની કાર્ય પદ્ધતિ સમજાવો.

## જવાબ

ઓપ્ટિકલ એન્કોડર પોઝિશન અથવા મોશનને ડિટેક્ટ કરવા માટે પ્રકાશનો ઉપયોગ કરે છે.

## કાર્ય પદ્ધતિ:

- એક સ્લોટેડ ડિસ્ક લાઇટ સોર્સ (LED) અને ફોટોડિટેક્ટરની વચ્ચે ફરે છે
- જ્યારે સ્લોટ પસાર થાય છે, લાઇટ ડિટેક્ટર સુધી પહોંચે છે (Logic 1)
- જ્યારે ઓપેક (અપારદશક) ભાગ આવે છે, લાઇટ બ્લોક થાય છે (Logic 0)
- પલ્સેસની સંખ્યા રોટેશન અથવા સ્પીડનું માપ આપે છે
- બે ડિટેક્ટર્સ (Quadrature) દિશા પણ નક્કી કરી શકે છે

## મેમરી ટ્રીક

“LIGHT: Light Interrupted Generates High-speed Ticks”

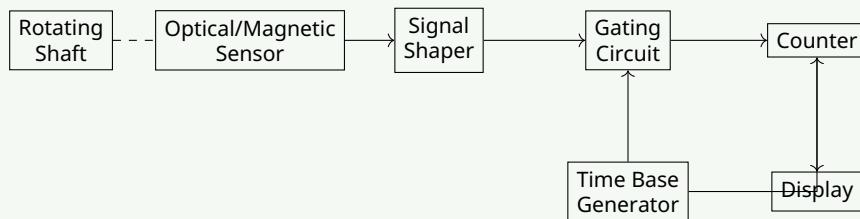
## પ્રશ્ન 4(b) [4 ગુણ]

સ્પીડ મેઝરમેન્ટ માટે ડિજિટલ ટેકોમીટર સમજાવો.

## જવાબ

ડિજિટલ ટેકોમીટર ફરતી શાફ્ટની સ્પીડ (RPM) માપે છે.

## બ્લોક ડાયાગ્રામ:



આફ્ક્રતિ 12. Digital Tachometer

## વર્કિંગ પ્રિન્સિપલ:

- સેન્સર દ્રેક રોટેશન માટે પલ્સેસ જનરેટ કરે છે
- સિંઘલ શેપર પલ્સેસને સ્કવેર વેવમાં કન્વર્ટ કરે છે
- ગેટિંગ સર્કિટ ફિક્સ્ડ સમય (દા.ત. 1 સેકન્ડ) માટે પલ્સેસને પસાર થવા દે છે
- કાઉન્ટર તે સમયગાળામાં પલ્સેસ ગણે છે
- કાઉન્ટ RPM (Revolutions Per Minute) માં રકેલ કરીને ડિસ્પ્લે થાય છે

## મેમરી ટ્રીક

“COUNT: Counter Operates Using Numbered Ticks”

## પ્રશ્ન 4(c) [7 ગુણ]

સ્ટ્રેન ગેજ સેન્સર સમજાવો.

### જવાબ

સ્ટ્રેન ગેજ એ પેસિવ ટ્રોન્સડયુસર છે જે ફોર્સ લાગુ પડતા મિકેનિકલ ઇલોન્ગેશન અથવા કમ્પ્રેશનને કારણે પોતાનો રેઝિસ્ટરન્સ બદલે છે.

**સિદ્ધાંત (પિઝારેઝિસ્ટિવ ઇફેક્ટ):** જ્યારે કન્ડક્ટર સ્ટ્રેચ (ખેંચાય) થાય છે, ત્યારે તેની લંબાઈ વધે છે અને આડહેદનું ક્ષેત્રફળ ઘટે છે, જેથી રેઝિસ્ટરન્સ વધે છે ( $R = \rho L/A$ ).

**ગેજ ફેક્ટર (GF):** સેન્સિટિવિટી ગેજ ફેક્ટર દ્વારા વ્યાખ્યાપિત થાય છે:

$$GF = \frac{\Delta R/R}{\Delta L/L} = \frac{\Delta R/R}{\epsilon}$$

જ્યાં:

- $\epsilon$  = સ્ટ્રેન ( $\Delta L/L$ )
- $\Delta R$  = રેઝિસ્ટરન્સમાં ફેરફાર
- $R$  = મૂળ રેઝિસ્ટરન્સ

પ્રકારો:

- વાયર વાઉન્ડ: બેંકિંગ મટીરીયલ પર પાતળા વાયર
- ફોઇલ ટાઇપ: ફોટો-ઇલિયંગ ટેકનિકથી બનેલી મેટલ ફોઇલ (સૌથી સામાન્ય)
- સેમિકન્ડક્ટર: ઉચ્ચ ગેજ ફેક્ટર અને સેન્સિટિવિટી

### મેમરી ટ્રીક

“STRETCH: Strain Tension Resistance Elongation To Calculate Height/force”

## પ્રશ્ન 4(a OR) [3 ગુણ]

ઇન્ડક્ટિવ ટ્રોન્સડયુસરનો સિદ્ધાંત સમજાવો.

### જવાબ

ઇન્ડક્ટિવ ટ્રોન્સડયુસર મેઝરમેન્ટ માટે સેલ્ફ-ઇન્ડક્ટન્સ અથવા મ્યુચ્યુઅલ ઇન્ડક્ટન્સમાં ફેરફારના સિદ્ધાંત પર કામ કરે છે.

**સિદ્ધાંત:** ઇન્ડક્ટન્સ  $L$  નીચે મુજબ છે:

$$L = \frac{N^2 \mu A}{l}$$

જ્યાં:

- $N$  = આંટાઓની સંખ્યા
- $\mu$  = કોરની પરમીએબિલિટી (પારગમયતા)
- $A$  = કોરનો આડહેદ વિસ્તાર
- $l$  = મેટ્રોટિક સર્કિટની લંબાઈ (એર ગેપ)

માપવામાં આવતી રાશિ (ડિસ્પ્લેસમેન્ટ) આમાંથી કોઈપણ પેરામીટર (ખાસ કરીને એર ગેપ / અથવા પરમીએબિલિટી  $\mu$ ) માં ફેરફાર કરે છે, જેથી  $L$  બદલાય છે.

### મેમરી ટ્રીક

“FLUX: Field Loop Uses X-change in inductance”

### મેમરી ટ્રીક

“LOTUS: Linear Output Temperature Units from Semiconductor”

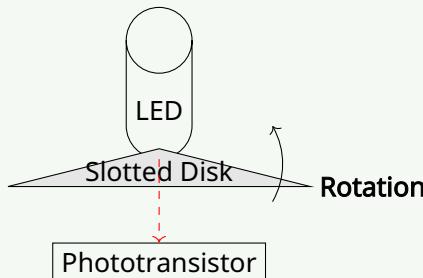
## પ્રશ્ન 4(b OR) [4 ગુણ]

ઓપ્ટિકલ એન્કોડરના ઓપરેશનની ચર્ચા કરો.

### જવાબ

SHAFT એન્કોડર્સ શાફ્ટની કોણીય સ્થિતિ (Angular Position) ને ડિજિટલ કોડમાં રૂપાંતરિત કરે છે.

ઓપરેશન:



આકૃતિ 13. Optical Encoder Principle

- લાઇટ સોર્સ (LED) સ્લોટેડ ડિસ્ક મારફતે પ્રકાશ પસાર કરે છે
- ડિસ્ક કરે તેમ ફોટોડિટેકર્સ લાઇટ પદ્સેસ પ્રાપ્ત કરે છે
- બે આઉટપુટ ચેનલ્સ (A અને B)  $90^\circ$  આઉટ ઓફ ફેઝ હોય છે
- દિશાનું નિર્ધારણ કર્યો ચેનલ લીડ કરે છે તેના પરથી થાય છે
- રિયલિટ્યુશન ડિરક પરના સ્લોટ્સની સંખ્યા પર આધાર રાખે છે

### મેમરી ટ્રીક

"PADS: Pulses from A and Determine Speed"

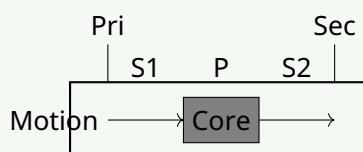
## પ્રશ્ન 4(c OR) [7 ગુણ]

LVDT ની કામગીરીનું ફાયદા, ગેરફાયદા અને ઉપયોગ સાથે વર્ણન કરો.

### જવાબ

LVDT (લિનિયર વેરિએબલ ડિફરેન્શિયલ ટ્રાન્સફોર્મર) એ લિનિયર ડિસ્પલેસમેન્ટને ઇલેક્ટ્રિકલ સિગ્નલમાં રૂપાંતરિત કરતું ઇલોક્ટ્રોમિકેનિકલ ટ્રાન્સડ્યુસર છે.

કન્સ્ટક્ષણ:



આકૃતિ 14. LVDT Structure

ઓપરેશન:

1. પ્રાયમરી કોઈલમાં AC એક્સાઇટેશન આપવામાં આવે છે
2. કોરની પોઝિશન સેકન્ડરી કોઈલમાં મેગ્નેટિક ફ્લક્સ લિંકેજ નક્કી કરે છે
3. નલ પોઝિશન પર, આઉટપુટ વોલ્ટેજ શૂન્ય હોય છે ( $V_{s1} = V_{s2}$ )
4. ડિસ્પલેસમેન્ટ સાથે ડિફરેન્શિયલ આઉટપુટ ( $V_{out} = V_{s1} - V_{s2}$ ) લીનિયરલી વધે છે

ફાયદા અને ગેરફાયદા:

કોષ્ટક 14. LVDT ના ફાયદા અને ગેરફાયદા

કાયદા	ગેરકાયદા
ફિક્શનલેસ (કોઈ ધર્મણ નહીં)	AC એક્સાઇટેશન જરૂરી
ઇનફિનિટ રિજોલ્યુશન	તાપમાન સેન્સિટિવ
ઉચ્ચ સેન્સિટિવિટી અને મજબૂતાઈ	મર્યાદિત ડાયનેમિક રેન્જ

એપ્લિકેશન: મશીન ટૂલ પોઝિશનિંગ, હાઇડ્રોલિક સિસ્ટમ્સ, એરકાફ્ટ કંટ્રોલ.

### મેમરી ટ્રીક

“MOVE-AC: Magnetic Output Varies with Exact Armature Core position”

### પ્રશ્ન 5(a) [3 ગુણ]

કેપેસીટિવ ટ્રાન્સડ્યુસ્ટરનો ઉપયોગ કરીને દબાણ માપનની કામગીરીનું વર્ણન કરો.

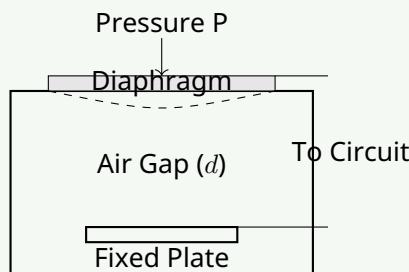
#### જવાબ

કેપેસિટિવ પ્રેશર ટ્રાન્સડ્યુસ્ટર દબાણ માપવા માટે કેપેસિટન્સમાં ફેરફારનો ઉપયોગ કરે છે.

#### વર્કિંગ પ્રિન્સિપલ:

- દબાણ ડાયાફ્રામને ડિકોર્મ કરે છે ( $d$  બદલાય છે)
- $C = \epsilon A/d$  મુજબ કેપેસિટન્સ બદલાય છે
- કેપેસિટન્સમાં ફેરફાર ઇલેક્ટ્રોકલ સિશ્રલમાં રૂપાંતરિત થાય છે

#### ડાયાગ્રામ:



આકૃતિ 15. Capacitive Pressure Transducer

એપ્લિકેશન: ઈન્ડસ્ટ્રિયલ પ્રોસેસ, લેવલ મેઝરમેન્ટ.

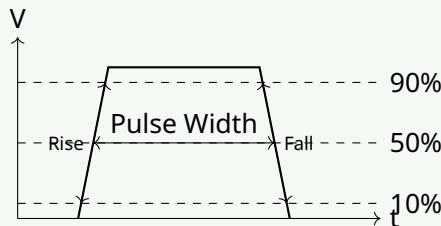
### મેમરી ટ્રીક

“CAPS: Capacitance Alters as Pressure Shifts”

### પ્રશ્ન 5(b) [4 ગુણ]

Define rise time, fall time, Pulse width and duty cycle.

### જવાબ



આકૃતિ 16. Pulse Characteristics

- **Rise Time:** 10% to 90% of max.
- **Fall Time:** 90% to 10% of max.
- **Pulse Width:** Width at 50%.
- **Duty Cycle:** (Pulse Width / Total Period)  $\times 100\%$ .

### મેમરી ટ્રીક

“RPFD: Rise Pulses, Fall Determines”

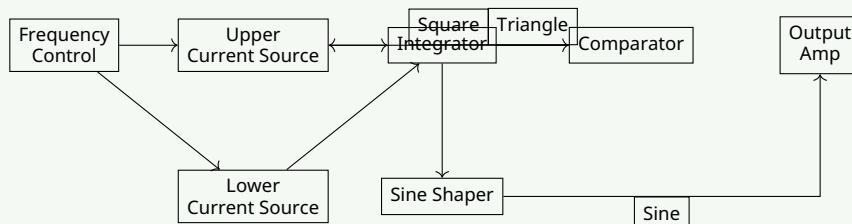
## પ્રશ્ન 5(c) [7 ગુણ]

ફુંક્શન જનરેટર બ્લોક ડાયાગ્રામની ચર્ચા કરો.

### જવાબ

ફુંક્શન જનરેટર સાઇન, સ્કવેર અને ટ્રાયાર્ગલ વેવફોર્મ્સ ઉત્પત્ત કરે છે.

**બ્લોક ડાયાગ્રામ:**



આકૃતિ 17. Function Generator Block Diagram

દરેક બ્લોકનું કાર્ય:

કોષ્ટક 15. ફુંક્શન જનરેટર બ્લોક્સ

બ્લોક	કાર્ય
ફીકવન્સી કંટ્રોલ	કરંટ સોર્સિસને કંટ્રોલ કરીને ફીકવન્સી સેટ કરે છે
કરંટ સોર્સિસ	કેપેસિટર (ઇન્ટિગ્રેટર) ને ચાર્જ/ડિસ્ચાર્જ કરે છે
ઇન્ટિગ્રેટર	ટ્રાયાર્ગલ વેવ ઉત્પત્ત કરે છે
કમ્પ્રેટર	ટ્રાયાર્ગલ વેવને સ્કવેર વેવમાં કન્વર્ટ કરે છે
શૈપિંગ સાંક્રિટ	ટ્રાયાર્ગલ વેવને સાઇન વેવમાં કન્વર્ટ કરે છે
આઉટપુટ એમ્પ્યુ	સિગ્નલ લેવલ અને ઇમ્પિડન્સ મેન્ઝિંગ આપે છે

### મેમરી ટ્રીક

“FASTEST: Frequency Amplitude Shaping Together Ensures Signal Types”

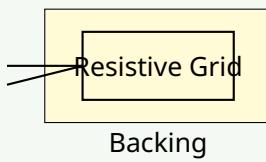
## પ્રશ્ન 5(a OR) [3 ગુણ]

સ્ટ્રેન ગેજની કામગીરી, બાંધકામની ચર્ચા યોગ્ય આકૃતિઓ સાથે કરો.

### જવાબ

સ્ટ્રેન ગેજ મિકેનિકલ ડિફોર્મેશનને ઇલેક્ટ્રિકલ રેજિસ્ટરન્સ ચેન્જમાં રૂપાંતરિત કરે છે.

કન્સ્ટ્રક્શન:



આકૃતિ 18. Strain Gauge

### વર્ક્ષિગ:

- પિઝોરેઝિસ્ટ્રિવ ઇફ્ક્યુટ પર આધારિત: મિકેનિકલ ડિફોર્મેશન સાથે રેજિસ્ટરન્સ બદલાય છે
- જ્યારે ઓફ્ઝેક્ટ સાથે બોન્ડ હોય, ત્યારે સ્ટ્રેન ગેજ તેની સાથે ડિફોર્મ થાય છે
- ટેન્શન -> રેજિસ્ટરન્સ વધે છે ( $+ \Delta R$ )
- કમ્પેશન -> રેજિસ્ટરન્સ ઘટે છે ( $- \Delta R$ )

રીલેશન:  $\Delta R/R = GF \times \epsilon$ .

### મેમરી ટ્રીક

“SERB: Strain Effects Resistance by Bonding”

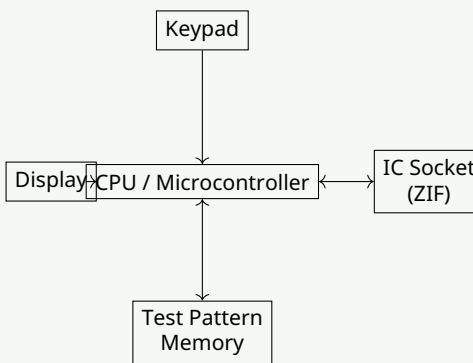
## પ્રશ્ન 5(b OR) [4 ગુણ]

ડિજિટલ IC ટેસ્ટરની કામગીરીનું વર્ણન યોગ્ય આકૃતિઓ સાથે કરો.

### જવાબ

ડિજિટલ IC ટેસ્ટર ટેસ્ટ પેટન્સ અપ્લાય કરીને ઇન્ટ્રોગ્રેટ સર્કિટ્સની કાર્યક્ષમતા ચકાસે છે.

બ્લોક ડાયાગ્રામ:



આકૃતિ 19. IC Tester

### વર્ક્ષિગ:

1. IC ટેસ્ટ સોકેટમાં મુકવામાં આવે છે
2. CPU ટેસ્ટ પેટન્સ જનરેટ કરે છે
3. પેટન્સ IC ઇનપુટ્સ પર લાગુ થાય છે
4. આઉટપુટ રિસ્પાન્સ અપેક્ષિત વેલ્યુ સાથે સરખાવવામાં આવે છે
5. પરિણામ (PASS/FAIL) ડિસ્પ્લે થાય છે

## મેમરી ટ્રીક

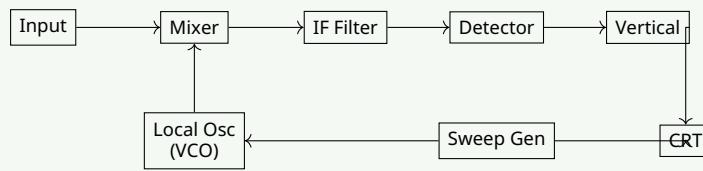
``PIPE: Pattern Input, Pin Examination''

## પ્રક્રિયા 5(c OR) [7 ગુણ]

Discuss working of Spectrum Analyzer with suitable diagrams.

## જવાબ

Displays Amplitude vs Frequency.

**Block Diagram (Swept Superheterodyne):**

આકૃતિ 20. Spectrum Analyzer

**Working:**

- Sweep generator ramps LO frequency and drives X-axis.
- Mixer shifts input frequencies to IF.
- IF filter selects current frequency component.
- Detector recovers amplitude (Y-axis).

## મેમરી ટ્રીક

``SHAFT: Sweep, Heterodyne, Analyze Frequency and Time''