

સેમિકન્ડક્ટર મેમોરીઝ

```
graph TD; A[સેમિકન્ડક્ટર મેમોરીઝ] --> B[RAM (વોલેટાઇલ)]; A --> C[ROM (નોન-વોલેટાઇલ)]; B --- D[SRAM, DRAM]; C --- E[PROM, EPROM, EEPROM];
```

RAM (વોલેટાઇલ)

ROM (નોન-વોલેટાઇલ)

SRAM, DRAM

PROM, EPROM, EEPROM