GUJARAT TECHNOLOGICAL UNIVERSITY

Diploma Engineering – SEMESTER – 4 (NEW) – EXAMINATION – Winter-2024

Subject Code: 4341105 Date: 28-11-2024

Subject Name: Linear Integrated Circuit(Analog Electronics)

Time: 02:30 PM TO 05:00 PM Total Marks: 70

Instructions:

- 1. Attempt all questions.
- 2. Make Suitable assumptions wherever necessary.
- 3. Figures to the right indicate full marks.
- 4. Use of simple calculators and non-programmable scientific calculators are permitted
- 5. English version is authentic.

			Marks
Q.1	(a)	List advantages and disadvantages of negative feedback	03
	(원)	નેગેટિવ ફીડબેકના ફાયદા અને ગેરફાયદાની સૂચિ બનાવો	
	(b)	Explain effect of negative feedback on gain and stability	04
	(બ)	ોઇન અને સ્ટેબિલિટી ઉપર નેગેટિવ ફ્રીડબેકની અસર સમજાવો.	
	(c)	Derive an equation for overall gain of negative feedback voltage amplifier.	07
	(5)	નેગેટિવ ફિડબેક વોલ્ટેજ એમ્પલિફાયરના ઓવરઓલ ગેઇન માટે સમીકરણ તારવો.	
		OR	
	(c)	Compare voltage shunt amplifier ,voltage series current shunt and current series amplifier.	07
	(5)	વોલ્ટેજ શંટ એમ્પ્લીફાયર, વોલ્ટેજ સીરીજ, કરંટ શંટ અને કરંટ સીરીજ એમ્પ્લીફાયરની તુલના કરો.	
Q.2	(a)	Write application of UJT.	03
	(원)	યુજેટીની એપ્લિકેશન લખો.	
	(b)	Draw circuit diagram of Wein bridge oscillator and Heartly oscillator.	04
	(બ)	વેઈન બ્રિજ ઓસીલેટર અને હાર્ટલી ઓસીલેટરનો સર્કિટ ડાયાગ્રામ દોરો.	
	(c)	Draw and explain the structure, working and characteristics of UJT.	07
	(ક)	યુજેટીની રયના, કાર્ય અને લાક્ષણિકતાઓ દોરો અને સમજાવો.	
0.2		OR	02
Q.2	(a)	Classify oscillators based on component used and operating frequency.	03
	(원)	વપરાયેલ ધટક અને ઓપરેટિંગ આવર્તનના આધારે ઓસિલેટરનું વર્ગીકરણ કરો.	04
	(b)	Explain UJT as a relaxation oscillator UJT ને રિલેક્સેશન ઓસિલેટર તરીકે સમજાવો	04
	(M)	Sketch the circuit of Colpitts oscillator and explain working of it in brief	07
	(c) (5)	કોલપિટ્સ એસિલેટરના સર્કિટનું સ્કેય કરો અને તેનું કામ સંક્ષિપ્તમાં સમજાવો	07
	(3)	ગામન્ત માતામહામાં લાંગ્હનું લગ્ન ગતા બંધાલનું ગામ લાલુલામાં તેમ શાંધા	
Q.3	(a)	Define the terms related to power amplifier. i)collector Efficiency ii)Distortion iii)power dissipation capability	03
	(원)	પાવર એમ્પ્લીફાયર સંબંધિત શરતો વ્યાખ્યાયિત કરો. i)collector Efficiency	

		ii)Distortion iii)power dissipation capability	
	(b)	Derive efficiency of class-A power amplifier.	04
	(બ)	વર્ગ-A પાવર એમ્પ્લીફાયરની કાર્યક્ષમતા મેળવો.	
	(c)	Explain operation of Complementary symmetry push-pull amplifier	07
	(5)	કંપલીમેંટરી સીમેંટરી પુશ-પુલ એમ્પ્લીફ્રાયરની કામગીરી સમજાવો.	
		OR	
Q.3	(a)	Give classification of Power amplifier	03
	(원)	પાવર એમ્પ્લીફાયરનું વર્ગીકરણ આપો	
	(b)	Derive efficiency of class B push pull amplifier	04
	(U)	વર્ગ B પુશ પુલ એમ્પ્લીફાયરની કાર્યક્ષમતા મેળવો	
	(c)	Differentiate between class A, B, C and AB power amplifier.	07
	(ક)	વર્ગ A, B, C અને AB પાવર એમ્પ્લીફાયર વચ્ચે તફાવત કરો.	
Q.4	(a)	Define (i) CMRR (ii) Slew rate	03
	(원)	વ્યાખ્યાયિત કરો (i) CMRR (ii) Slew rate	
	(b)	Explain Op-amp as a Summing amplifier.	04
	(U)	ઓપ-એમ્પને સમિંગ એમ્પ્લીફાયર તરીકે સમજાવો	
	(c)	Draw noninverting amplifier using op Amp and Derive equation of voltage	07
	(6)	Gain. Also draw input and output waveform for it op Amp નો ઉપયોગ કરીને નોન-ઇનવર્ટિંગ એમ્પ્લીફાયર દોરો અને વોલ્ટેજ	
	(ક)	• •	
		ોઇનનું સમીકરણ મેળવો. તેના માટે ઇનપુટ અને આઉટપુટ વેવફોર્મ પણ દોરો OR	
Q.4	(a)	Draw symbol of operational amplifier. Draw pin diagram of IC 741.	03
Ų.Ŧ	<u>(a)</u> (신)	ઓપરેશનલ એમ્પ્લીફાયરનું પ્રતીક દોરો. IC 741 નો પિન ડાયાગ્રામ દોરો.	0.5
	(b)	Draw and explain inverting configuration of op-amp with derivation of	04
	(6)	voltage gain.	0-1
	<u>(မျ)</u>	વોલ્ટેજ ગેઇનની સમીકરણ સાથે ઓપ-એમ્પનું ઇન્વર્ટિંગ કન્ફિગરેશન દોરો અને	
	(-)	સમજાવો.	
	(c)	Explain Op-amp as an Integrator.	07
	(5)	ઓપ-એમ્પને ઇન્ટિગ્રેટર તરીકે સમજાવો.	
	(3)		
Q.5	(a)	Draw the diagram of Sequential Timer.	03
	(원)	સિક્વન્શિયલ ટાઈમરની આકૃતિ દોરો.	
	(b)	Explain working of timer IC 555 using block diagram	04
	(어)	બ્લોક ડાયાગ્રામનો ઉપયોગ કરીને ટાઈમર IC 555 નું કાર્ય સમજાવો	
	(c)	Explain astable multivibrator of timer IC 555.	07
	(ક)	ટાઈમર IC 555 ના એસટેબલ મલ્ટિવાઈબ્રેટર સમજાવો.	
		OR	
Q.5	(a)	Draw Pin Diagram of IC 555.	03
	(અ)	IC 555 નો પિન ડાયાગ્રામ દોરો.	
	(b)	Explain monostable multivibrator of timer IC 555.	04
	(U)	ટાઈમર IC 555 ના મોનોસ્ટેબલ મલ્ટિવાઈબ્રેટર સમજાવો.	
	(c)	Explain bistable multivibrator of timer IC 555.	07
	(ક)	ટાઈમર IC 555 ના બાઈસ્ટેબલ મલ્ટિવાઈબ્રેટર સમજાવો.	