## **GUJARAT TECHNOLOGICAL UNIVERSITY**

Diploma Engineering – SEMESTER – 1 (NEW) – EXAMINATION – Summer-2023

Subject Code: 1313202 Date: 05-08-2023

Subject Name: Elements of Electrical & Electronics Engineering

Time: 10:30 AM TO 01:00 PM Total Marks: 70

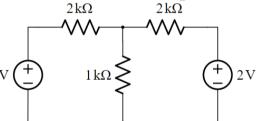
## **Instructions:**

- 1. Attempt all questions.
- 2. Make Suitable assumptions wherever necessary.
- 3. Figures to the right indicate full marks.
- 4. Use of programmable & Communication aids are strictly prohibited.
- 5. Use of non-programmable scientific calculator is permitted.
- 6. English version is authentic.

Marks

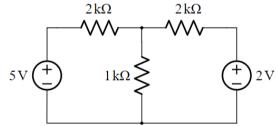
03

Q.1 (a) Find mesh currents in following circuit.



પ્રશ્ન.1 (અ) નીયેની સર્કિટમાં મેશ કરંટ શોધો.

0.3



- (b) State and explain Kirchhoff's Voltage Law (KVL) with the help of diagram.
- (બ) કીર્યોફનો વોલ્ટેજ (KVL) નો નિયમ લખો અને ડાયાગ્રામ દોરી સમજાવો.

04

80

(c) State and explain Superposition theorem.

07

(ક) સુપર પોઝીશનનો થિયરમ લખો અને સમજાવો. OR

၀၅

(c) State and explain Thevenin's theorem.
(5) 일વેનિનનો થિયરમ લખો અને સમજાવો.

- 07 **09**
- Q.2 (a) Give comparison of trivalent, tetravalent and pentavalent materials.
- 03
- પ્રશ્ન.2 (અ) ટ્રાયવેલેન્ટ ,ટેટ્રાવેલેન્ટ અને પેન્ટાવેલેન્ટ મટીરીયલની સરખામણી કરો.
- 63
- (b) State and explain Kirchhoff's Current Law (KCL) with the help of diagram.
- 04
- help of diagram. (બ) કીર્યોફનો કરંટ (KCL) નો નિયમ લખો અને ડાયાગ્રામ દોરી
- ०४

ે સમજાવો.

	(c)	Define: Extrinsic Semiconductor. Explain formation of N-type Semiconductor with the help of diagram	07
	(ક)	વ્યાખ્યા આપો: એક્સ્ટ્રિન્સિક સેમિકન્ડક્ટર. N-પ્રકારના સેમિકન્ડક્ટર ની રયના ડાયાગ્રામ ની મદદથી સમજાવો. OR	0.9
Q. <b>2</b>	(a)	Draw energy band diagrams for Conductor, Semiconductor and Insulator.	03
<b>પ્રશ્ન.</b> 2	( <b>અ)</b>	કન્ડક્ટર, સેમિકન્ડક્ટર અને ઇન્સ્યુલેટર માટે એનર્જી બેન્ડ ડાયાગ્રામ દોરો.	٥3
	(b)	Give the difference between EMF and Potential difference.	04
	(બ)	•	०४
	(c)	Explain the formation of depletion region or space-charge region in P-N junction.	07
	(ક)	P-N જંકશનમાં ડીપ્લેશન રીજીયન અથવા સ્પેશ-યાર્જ રીજીયન ની રયના સમજાવો.	၀၅
Q. 3	(a)	Define forbidden energy gap. How does it occur? What is its magnitude for Ge and Si?	03
<b>પ્રશ્ન</b> .3	(ਅ)	ફોરબિડન એનર્જી ગેપની વ્યાખ્યા આપો. તે કેવી રીતે થાય છે? Ge અને Si માટે તેનું મેગ્નીટયૂડ કેટલું છે?	60
	(b)	Define the following terms:  (i) Knee voltage  (ii) Reverse saturation current  (iii) Reverse breakdown voltage	04
	(બ)	(iv) Peak Inverse Voltage (PIV) નીયેના શબ્દોને વ્યાખ્યાયિત કરો: (i) ની (Knee) વોલ્ટેજ (ii) રિવર્સ સેચ્યુરેશન કરંટ (iii) રિવર્સ બ્રેકડાઉન વોલ્ટેજ (iv) પીક ઇન્વર્સ વોલ્ટેજ (PIV)	०४
	(c)	Explain construction, working and characteristics of LASER diode and write its applications.	07
	(ક)	અને તેના ઉપયોગો લખો.	0.9
Q. 3	(a)	OR Draw V-I characteristics of P-N junction diode and Zener diode.	03
<b>પ્રશ્ન</b> .3	( <b>અ)</b>	P-N જંકશન ડાયોડ અને ઝીનર ડાયોડની V-I લાક્ષણિકતાઓ દોરો.	٤٥
	(b)	Explain working of P-N junction diode in forward bias with circuit diagram.	04
	(બ)	સર્કિંટ ડાયાગ્રામ સાથે ફોરવર્ડ બાયસમાં P-N જંકશન ડાયોડનું કાર્ય સમજાવો.	০४
	(c)	Explain working of Light Emitting diode (LED) and Photodiode with diagram.	07
	(క)	લાઈટ એમીટીંગ ડાયોડ (LED) અને ફોટોડાયોડ નું કાર્ય આકૃતિ દોરી સમજાવો	0.9

Q. 4	(a)	(i) Rectifier efficiency (η) (ii) Ripple factor (γ) (iii) Voltage regulation	03
પ્રશ્ન.4	(અ)	નીયેના શબ્દોને વ્યાખ્યાયિત કરો: (i) રેક્ટિફાયર એફીસીયન્સી (η) (ii) રીપલ ફેક્ટર (γ) (iii) વોલ્ટેજ રેગ્યુલેશન	0.3
	(b)	Explain zener diode as a voltage regulator.	04
	( <b>બ)</b>	ઝીનર ડાયોડને વોલ્ટેજ રેગ્યુલેટર તરીકે સમજાવો.	০४
	(c)	Explain full wave bridge rectifier with circuit diagram and input-output waveform.	07
	( <b>5)</b>	સર્કિંટ ડાયાગ્રામ અને ઇનપુટ-આઉટપુટ વેવફોર્મ સાથે ફુલ વેવ બ્રિજ રેક્ટિફાયર સમજાવો.	0.9
0.4	(-)	OR	02
Q. 4 <b>있욂.4</b>	(a) ( <b>신</b> )	Give the applications of rectifier. રેક્ટિફાયર ના ઉપયોગો લખો.	03 <b>03</b>
<b>7.61.</b> →	(b)	Compare half wave, full wave center tapped and full wave	04
	( )	bridge rectifier with four parameters.	
	(બ)	હાફ વેવ, ફુલ વેવ સેન્ટર ટેપ અને ફુલ વેવ બ્રિજ રેક્ટિફાયરને યાર પેરામીટર્સ સાથે સરખાવો.	০প
	(c)	Explain Shunt capacitor filter and $\pi$ -filter with circuit diagram.	07
	( <b>5)</b>	સર્કિટ ડાયાગ્રામ સાથે શન્ટ કેપેસિટર ફિલ્ટર અને π- ફિલ્ટર સમજાવો.	၀၅
Q.5	(a)	Draw the symbols of following components:  (i) PNP transistor  (ii) N channel JFET  (iii) N channel enhancement mode MOSFET	03
પ્રશ્ન.5	(ਅ)	નીયેના components <b>ની સંજ્ઞા દોરો:</b> (i) PNP ટ્રાન્ઝીસ્ટર (ii) N યેનલ JFET (iii) N યેનલ એન્હાન્સમેન્ટ મોડ MOSFET	63
	(b)	Explain working of NPN transistor with diagram.	04
	( <b>બ)</b>	ડાયાગ્રામ સાથે NPN ટ્રાન્ઝીસ્ટરનું કાર્ય સમજાવો.	০४
	(c)	Draw and explain common emitter (CE) transistor with its	07
	( <b>ક)</b>	input output characteristic. કોમન એમીટર(CE) ટ્રાન્ઝીસ્ટરને તેના ઇનપુટ આઉટપુટ	იტ
	(3)	લાક્ષણિકતા સાથે દોરો અને સમજાવો. OR	30
Q.5	(a)	Derive relationship between current gain alpha ( $\alpha$ ) and beta ( $\beta$ ).	03
પ્રશ્ન.5	(ਅ)	કરંટ ગેઇન આલ્ફા ( $lpha$ ) અને બીટા ( $eta$ ) વચ્ચેનો સંબંધ મેળવો.	०३
	(b)	Explain different operating regions for transistor.	04
	( <b>બ</b> )	ટ્રાન્ઝીસ્ટર માટે વિવિધ ઓપરેટીંગ રીજીયન સમજાવો. Write a short note on MOSFET.	<b>0</b> 8
	(c) ( <b>5)</b>	MOSFET UZ ZEMIU GWI.	07 <b>09</b>
	(3)	MODILI ACÇO-IIA A-II.	90