## **GUJARAT TECHNOLOGICAL UNIVERSITY**

 $Diploma\ Engineering-SEMESTER-4\ (NEW)-EXAMINATION-Winter-2023$ 

	•	oject Code: 4341105 Date:		
	Subject Name: Linear Integrated Circuit(Analog Electronics) Time: 02:30 PM TO 05:00 PM Tota Instructions:		l Marks: 70	
	1. 2. 3. 4. 5. 6.	Attempt all questions.  Make Suitable assumptions wherever necessary.  Figures to the right indicate full marks.  Use of programmable & Communication aids are strictly prohibited.  Use of non-programmable scientific calculator is permitted.		
			Marks	
Q.1	(a)	What is negative feedback? List out advantages and disadvantages of negative feedback.	03	
	(놴)	નેગેટિવ ફિડબેક શું છે? નેગેટિવ ફિડબેકના ફાયદા અને ગેરફાયદાની સૂચિ બનાવો.		
	<b>(b)</b>	Describe the effect of negative feedback on frequency response and distortion of an amplifier	04	
	( <del>U</del> )	એમ્પલિફાયરના ફ્રિંક્વન્સી રિસપોંસ અને ડિસ્ટ્રોશન ઉપર નેગેટિવ ફ્રિડબેકની અસર સમજાવો.		
	(c)	Derive an equation for overall gain of negative feedback voltage amplifier.	07	
	(5)	નેગેટિવ ફિડબેક વોલ્ટેજ એમ્પલિફાયરના ઓવરઓલ ગેઇન માટે સમીકરણ તારવો.		
		OR		
	<b>(c)</b>	Compare voltage shunt amplifier and current series amplifier.	07	
	(ક)	વોલ્ટેજ શંટ એમ્પ્લીફાયર અને વર્તમાન શ્રેણીના એમ્પ્લીફાયરની તુલના કરો.		
Q.2	(a) (신)	Discuss Barkhausen's criteria for oscillation. ઓસિવેશન માટે Barkhausen's criteriaની યર્યા કરો.	03	
	(b) (မျ)	Draw circuit diagram of Hartley oscillator and Colpitts oscillator. હાર્ટલી ઓસીલેટર અને કોલપીટ્સ ઓસીલેટરનો સર્કિટ ડાયાગ્રામ દોરો.	04	
	(c) (s)	Explain UJT as a relaxation oscillator UJT ને રિલેક્શેસન ઓસિલેટર તરીકે સમજાવો	07	
Q.2	(a)	OR Classify Oscillators.	03	
	(સ)	ઓસિલેટરનું વર્ગીકરણ કરો.		
	<b>(b)</b>	Explain construction of UJT with its symbol.	04	
	(બ)	UJT નું બાંધકામ તેના પ્રતીક (સિમ્બોલ) સાથે સમજાવો.	0.7	
	(c)	Explain working of Wien Bridge oscillator circuit. List out its application.	07	
	(ક)	વેન બ્રિજ ઓસિલેટર સર્કિટનું કાર્ય સમજાવો.તેની એપ્લિકેશનની યાદી બનાવો.		

	Differentiate between voltage and power amplifier.	03
` ′	વોલ્ટેજ અને પાવર એમ્પ્લીફાયર વચ્ચે તફાવત કરો.	0.4
	Derive an equation for Efficiency of class B push pull amplifier.	04
` ′	વર્ગ B પુશ પુલ એમ્પ્લીફાયરની કાર્યક્ષમતા માટે સમીકરણ મેળવો.	
	Explain working of Class-B Push Pull Amplifiers along with waveform.	07
(5)	જાય ભાગા વેવફોર્મ અને તેની કાર્યક્ષમતા સાથે વર્ગ-બી પુશ પુલ એમ્પ્લીફાયરનું કાર્ય સમજાવો.	
	OR	
• , ,	Explain Classification of Power amplifier.	03
` ′	પાવર એમ્પ્લીફાયરનું વગીકરણ સમજાવો.	
	Derive an equation for Efficiency of class A power amplifier.	04
` '	વર્ગ A પાવર એમ્પ્લીફાયરની કાર્યક્ષમતા માટે સમીકરણ મેળવો.	
	Explain working of Class-A transformer coupled Amplifiers along	07
	with waveform.	
	વેવફોર્મ અને તેની કાર્યક્ષમતા સાથે વર્ગ-A ટ્રાન્સફોર્મર કપલ્ડ	
	એમ્પ્લીફાયરનું કાર્ય સમજાવો.	
Q.4 (a)	Define (i) CMRR (ii) Slew Rate	03
	વ્યાખ્યાયિત કરો (i) CMRR (ii) સ્લ્યુ રેટ	
` '	Explain inverting amplifier of operational amplifiers with sketch.	04
	સ્ક્રેય સાથે ઓપરેશનવ એમ્પ્લીફાયરના ઇન્વર્ટીગ એમ્પ્લીફાયર સમજાવો.	
(c)	Explain Op-amp as a Summing amplifier.	07
(ક)	Op-amp ને સમિંગ એમ્પ્લીફાયર તરીકે સમજાવો.	
	OR	
	Sketch basic Block diagram of an operational amplifier.	03
	ખોપરેશનલ એમ્પ્લીફાયરના મૂળભૂત બ્લોક ડાયાગ્રામનું સ્કેય કરો.	
	Explain non inverting amplifier of operational amplifiers with sketch.	04
` /	ખોપરેશુનલ એમ્પ્લીફાયરના નોન ઇન્વર્ટીંગ એમ્પ્લીફાયરને સ્કેય સાથે	
	સમજાવો.	
	Explain Op-amp as an Integrator.	07
(5)	Op-amp ને ઇન્ટિગ્રેટર તરીકે સમજાવો.	
Q.5 (a)	Draw Pin Diagram of IC 555.	03
(왠)	IC 555 નો પિન ડાયાગ્રામ દોરો.	
<b>(b)</b>	Explain astable multivibrator of timer IC 555.	04
(બ)	ટાઈમર IC 555ના એસ્ટેબલ મલ્ટિવાઈબ્રેટર સમજાવો.	
(5)	Explain working of Complementary symmetry Push Pull Amplifiers	07
	Explain working of Complementary symmetry Push Pull Amplifiers Complementary symmetry પુશ પુલ એમ્પ્લીફાયર્સનું કાર્ય સમજાવો. <b>OR</b>	07
Q.5 (a)	Complementary symmetry પુશ પુર્વ એમ્પ્લીફાર્યર્સનું કાર્ય સમજાવી. <b>OR</b>	07
	Complementary symmetry પુશ પુલ એમ્પ્લીફાયર્સનું કાર્ય સમજાવો. OR Draw the diagram of Sequential Timer.	
(원)	Complementary symmetry પુશ પુર્વ એમ્પ્લીફાર્યર્સનું કાર્ય સમજાવી. <b>OR</b>	
(b) (언)	Complementary symmetry પુશ પુર્વ એમ્પ્લીફાર્યર્સનું કાર્ય સમજાવી. <b>OR</b> Draw the diagram of Sequential Timer. સિક્વન્શિયલ ટાઇમરનો આફતિ દોરો.	03
(원) (b) (여) (c)	Complementary symmetry પુશ પુલ એમ્પ્લીફાયર્સનું કાર્ય સમજાવો. OR Draw the diagram of Sequential Timer. સિક્વન્શિયલ ટાઈમરનો આકૃતિ દોરો. Explain bistable multivibrator of timer IC 555.	03