



Com es gestionen els interrupts en multicore?

Preguntat a Low-level per user1 el 2019-12-22 15:47


Quan una CPU té diversos nuclis, quin(s) d'ells gestiona (quins) interrupts?


2 respostes

 2019-12-22 23:00

 admin

Hi ha un IC concret que gestiona distribueix els interrupts als cores que se li configuren.

 2019-12-22 23:15

 user2

Els xips (o parts del xip) que s'encarreguen de distribuir els interrupts s'anomenen APIC (Advanced Programmable Interrupt Controller)

Elimina respostes

+ Afegeix una resposta

Text:

Introduiu la text de la resposta

Crea