

1. ФОРМУЛИРОВКА НА ПРОБЛЕМА

В този раздел се прави преглед на основните видове генератори на случайни последователности (*RNG*). Изборът им е основан на възможността за ефективна реализация в целевата паралелна среда, осигурявана от *SMT/TLP* архитектурата *XCORE*.

Разглеждат се варианти на алгоритмически и физически генератори, представляващи не само учебен, но и практически интерес.

Привежда се необходимия минимум сведения за паралелната *SMT/TLP* архитектура *XS1*. Набляга се на връзката на тази архитектура с паралелния изчислителен модел *CSP*. Приведени са най-важните сведения за развойния кит *XK-1* на фирмата *XMOS*, използван в работата като примерна паралелна изпълнителна среда.

В края на раздела се формулират целта и задачите на работата.