два ли е възможно списъкът с литературните източници по темата на изследването да е изчерпателен. Това важи и за приведения списък. Той не претендира за цялостно покриване на публикациите в предметната област, а и това в случая едва ли е необходимо. Посочени са само основните източници, използвани в изследването и пряко свързани с него.

Традиционно, списъкът с литературните източници е сортиран в азбучен ред. За удобство обаче, източниците в него могат да се разделят на няколко основни групи:

## А. Предметна област

[1, 3, 4, 6, 9, 10, 11, 12, 15, 17, 19, 21, 23, 32, 33, 34, 39, 44, 47]

Б. Развойна и изпълнителна среда

[14, 16, 22, 25, 31, 37, 38, 40, 43, 45, 49, 50, 51, 52, 53, 54]

В. Справочна математическа литература

[2, 7, 8, 13]

Г. Перспективни компютърни архитектури

[5, 18, 20, 24, 26, 27, 28, 29, 30, 35, 36, 41, 42, 46, 48]

- 1. Альянах, И. Моделирование вычислительных систем. Л.: Машиностроение, 1988.
- 2. Андерсон, Дж. Дискретная математика и комбинаторика. М.: Издательский дом "Вильямс", 2004.
- 3. Вельшенбах, М. Криптография на Си и Си++ в действии. М.: Триумф, 2004.
- 4. Вентцель, Е., Л. Овчаров. Теория вероятностей и ее инженерные приложения. М.: Наука, 1988.
- 5. Джоунз, Г. Программирование на языке ОККАМ. М.: Мир, 1989.
- 6. Иванов, М., И. Чугунков. Теория, применение и оценка качества генераторов псевдослучайных последовательностей. М.: КУДИЦ-ОБРАЗ, 2003.
- 7. Каазик, Ю. Математический словарь. Таллин: Валгус, 1985.
- 8. Крайников, А., Б. Кудриков, А. Лебедев и др. Вероятностные методы в вычислительной технике. М.: Высш. шк., 1986.

- 9. Луканчевски, М.И. Моделиране на квантови изчисления в паралелна изпълнителна среда. Русе: Русенски университет, 2013, ISBN 978-619-7071-25-2.
- 10. Луканчевски, М., Н. Костадинов, Х. Авакян. Относно недетерминизма при обработката на събитията в една SMT/ DLP машина. В: Научни трудове на Русенския университет, Русе, Русенски университет, 2012, стр. 111-116, ISBN 1311-3321.
- 11. Отнес, Р., Л. Эноксон. Прикладной анализ временных рядов М.: Мир, 1982.
- 12. Рябко, Б., А. Фионов. Основы современной криптографии и стеганографии М.: Горячая линия-Телеком, 2010.
- 13. Сигорский, В. Математический аппарат инженера. К.: Техніка, 1977.
- 14. Транспьютеры. Архитектура и программное обеспечение: Пер. с англ./Под ред. Г. Харпа. М.: Радио и связь, 1993.
- 15. Хармут, X. Применение теории информации в физике. М.: Мир, 1989.
- 16. Хоар, Ч. Взаимодействующие последовательные процессы. М.: Мир, 1989.
- 17. Armoni, M., B. Mordechai. The Concept of Nondeterminism: Its Development and Implementations for Teaching. // ACM SIGCSE Bulletin, Vol. 41, No. 2, pp. 141- 160.
- 18. Asanovic, K., R. Bodik, J. Demmel et al. A View of the Parallel Computing Landscape. // Communications of the ACM, Oct. 2009, Vol. 52, No. 10, pp. 56-67.
- 19. Bernstein, A. Output Guards and Nondeterminism in "Communicating Sequential Processes". // ACM Transactions on Programming Languages and Systems, Vol. 2, No. 2, pp. 234-238.
- 20. Borkar, S., A. Chien. The Future of Microprocessors. // Communications of the ACM, May 2011, Vol. 54, No. 5, pp. 67-77.
- 21. Building a Low-Cost White-Noise Generator. Appl. Note 3469. MAXIM, 2005.
- 22. Burns, A., A. Wellings. Concurrent and Real-Time Programming in Ada. Cambridge: Cambridge University Press, 2008.
- 23. Green, B. Programming Problems. Vol. II: Advanced Algorithms. Spring, 2013.
- 24. Culler, D., J. Singh, A. Gupta. Parallel Computer Architecture: A Hardware/Software Approach. San Francisco, Ca: Morgan Kaufmann Publishers, Inc., 1998.
- 25. Dijkstra, E. Guarded Commands, nondeterminancy and formal derivation of programs. // Communications of the ACM, Aug. 1975, Vol. 18, No. 8, pp. 453-457.

- 26. El-Rewini, H., M. Abd-El-Barr. Advanced Computer Architecture and Parallel Processing. Hoboken, NJ: John Wiley & Sons, Inc., 2005.
- 27. Fortnow, L. The Status of the P versus NP Problem. // Communications of the ACM, Sept. 2009, Vol. 52, No. 9, pp. 78-86.
- 28. Hennessy, J., D. Patterson. Computer Architecture: A Quantitative Approach, 3rd Ed. Morgan Kaufmann Publishers, Inc., 2002.
- 29. Hennessy, J., D. Patterson. Computer Architecture: A Quantitative Approach, 4th Ed. Morgan Kaufmann Publishers, Inc., 2006.
- 30. Hennessy, J., D. Patterson. Computer Architecture: A Quantitative Approach, 5th Ed. Elsevier, Inc., 2011.
- 31. Hoare, C.A.R. Communicating Sequential Processes. // Communications of the ACM, Aug. 1978, Vol. 21, No. 8, pp. 666-677.
- 32. International Standard ISO/IEC 9899:TC2 Programming Languages C. ISO/IEC Committee Draft, 2005.
- 33. Josuttis, N. The C++ Standard Library: A Tutorial and Reference, 2nd Ed. Pearson Education, Inc., 2012.
- 34. Knuth, D. The Art of Computer Programming Vol. 2: Seminumerical Algorithms, 3rd Ed. Addison-Wesley, 1998, pp. 1-193.
- 35. Larus, J. Spending Moore's Dividend. // Communications of the ACM, May 2009, Vol. 52, No. 5, pp. 62-69.
- 36. Lee, E. Computing Needs Time. // Communications of the ACM, May 2009, Vol. 52, No. 5, pp. 70-79.
- 37. May, D. The XMOS XS1 Architecture. XMOS Ltd, 2009.
- May, D., A. Dixon, A. Oung et al. XS1-L System Specification. XMOS Ltd, 2010.
- 39. Menezes, A., P. van Oorschot, S. Vanstone. Handbook of Applied Cryptography CRC Press LLC, 1996, pp. 181-183.
- 40. Nicoud, J-D., A. Tyrrell. The Transputer T414 Instruction Set. // IEEE Micro, Jun 89, pp. 60-75.
- 41. Olukotun, K., L. Hammond, J. Laudon. Chip Multiprocessor Architecture: Techniques to Improve Throudhput and Latency. The Morgan & Claypool Publishers, 2007.
- 42. Olukotun, K., L. Hammond. The Future of Microprocessors. // ACM Queue, Sept. 2005, pp. 27-34.
- 43. Paolieri, M., J. Mische, S. Metzlaff et al. A Hard Real-Time Capable Multi-Core SMT Processor. // ACM Transactions on Embedded Computing Systems, Vol. 12, No. 3, Article 79.
- 44. Press, W., S. Teukolsky, W. Vetterling et al. Numerical Recipes: The Art of Scientific Computing, 3rd Ed. Cambridge University Press, 2007, pp. 340-418.
- 45. Random Numbers on the XS1-L1. XMOS Ltd, 2010.
- 46. Sutter, H. A Fundamental Turn Toward Concurrency in Software.

- // Dr. Dobb's Jrn., 30(3), Mar 2005, pp. 16-22.
- 47. Schneier, B. Applied Cryptography: Protocols, Algorithms, and Source Code in C John Wiley & Sons, Inc., 1996, pp. 369-428.
- 48. Šilc, J., B. Robič, T. Ungerer. Processor Architecture: From Dataflow to Superscalar and Beyond. Berlin: Springer Verlag, 1999.
- 49. XC Programming Guide. XMOS Ltd, 2013.
- 50. XK-1 Hardware Manual. XMOS Ltd, 2009.
- 51. XMOS Multicore Extensions to C. XMOS Ltd, 2013.
- 52. XS1 Library. XMOS Ltd, 2012.
- 53. Watt, D. Programming XC on XMOS Devices. XMOS Ltd, 2009.
- 54. Watt, D., H. Geddes. Tools User Guide. XMOS Ltd, 2011.