

拟态语言技术手册

概念册

之恪提案

2025 年 11 月 18 日

目录

1	模拟任意状态数的数胞	1
1.1	介绍	1
1.2	任意进制的长除法	1
1.2.1	数学原理与定义	1
1.2.2	算法步骤	2
1.3	将数胞的值限制在状态数内	2
1.4	任意进制的竖式加法	3
1.4.1	数学原理与定义	3
1.4.2	算法步骤	3
1.4.3	示例	4
1.5	任意进制的竖式减法	5
1.5.1	数学原理与定义	6
1.5.2	算法步骤	6
1.5.3	示例	7
1.6	任意进制的竖式乘法	8
1.6.1	数学原理与定义	8
1.6.2	算法步骤	9
1.6.3	示例	9
1.7	使用伪代码模拟任意状态数的数胞	11
1.7.1	视图	11
1.7.2	数组形式的模拟数胞之间的比较	12
1.7.3	任意进制的长除法的具体算法	13
1.7.4	任意状态数的数胞的加法	15
1.7.5	任意状态数的数胞的减法	18
1.7.6	任意状态数的数胞的乘法	20
1.7.7	任意状态数的数胞的除法和求余	23
2	正则表达式	24
2.1	基本概念	24
2.1.1	字母表	24
2.1.2	字符与字符串	24
2.1.3	基本运算	24
2.2	非确定性有限状态自动机 (NFA)	24
2.2.1	NFA 的组成成分	24
2.2.2	形式化定义	25

2.2.3	工作原理	25
2.2.4	扩展转移函数	26
2.2.5	语言接受性	26
2.3	匹配规则	26
2.3.1	贪婪型量词匹配	26
2.3.2	勉强型量词匹配	27
2.3.3	占有型量词匹配	27
2.3.4	三种匹配规则对比	27
2.4	转义字符	28
2.4.1	转义字符的基本概念	28
2.4.2	反斜杠的转义规则	28
2.4.3	ASCII 码中的转义字符	28
2.4.4	八进制和十六进制转义	28
2.4.5	无法转义字符的处理	29
2.5	表达式中的字符标记	29
2.6	状态节点	30
2.7	构建规则	30

1 模拟任意状态数的数胞

1.1 介绍

在计算机中，基本上不可能有一种存储介质可以存储状态数无限大的静态数据。因此，计算机存储数据时，会选择一种存储方式，将上限确定的数据存储有限大小的存储单元中。例如，在二进制的字长为 64 的计算机中，一次操作可以处理的数据的最大值为 18446744073709551615 ，即 $2^{64} - 1$ 。但是，在不同的计算机中，进制和字长可能是不同的，进而可能导致一次操作可以处理的数据的上限不同。为了使在不同的计算机中，存在一种方式使得对数据的操作具有结果一致性，于是数胞诞生了。

为什么数胞能保证不同的计算机对数据的操作具有结果一致性呢？数胞的上限一般在程序执行前被指定为一个常数，因此它所占有的存储空间是确定的。

假设计算机 A 一次操作可以处理的数据的上限为 9，计算机 B 一次操作可以处理的数据的上限为 15，它们的存储上限与处理时的上限一致。那么当计算机 A 计算 $8 + 4$ 时，结果为 $12 \bmod 10 = 2$ 。因为其存储上限为 9，所以计算的结果需要保持在 0 到 9 内。超出此范围的结果需要进行模运算的处理。

当计算机 B 计算 $8 + 4$ 时，结果为 $12 \bmod 16 = 12$ 。因为其存储上限为 15，问题来了，现在发现相同的算式在两个计算机内计算的结果不同，怎么办？

通过指定数胞的上限，可以解决这个问题。数胞的上限相当于计算机数据的存储上限，只要设定上限为定值，那么计算机 A 和计算机 B 通过执行特定的算法，可以获得相同的结果。这样的规定相当于，无论正在运行的计算机的存储上限是多少，数胞都无视计算机的存储上限，而是使用数胞的上限获取运算结果，从而实现了对数据的操作具有结果一致性。

具体的算法将在下文详细描述。

1.2 任意进制的长除法

在计算机中，我们常常需要处理超出单个数胞表示范围的大数。虽然现代编程语言通常提供了大数运算库，但理解其底层原理——特别是如何在任意进制下进行除法运算——对于深入理解计算机算术至关重要。

长除法是一种适用于任意进制的算法，它通过迭代的方式，将复杂的除法问题分解为一系列简单的单数胞运算。这种方法的核心思想与我们在小学学习的十进制长除法完全相同，只是将其推广到了任意进制 b 。

1.2.1 数学原理与定义

考虑两个自然数：被除数 D 和除数 d ，其中 $d \neq 0$ 。我们的目标是找到商 Q 和余数 R ，使得：

$$D = Q \times d + R, \text{ 其中 } 0 \leq R < d$$

现在，假设我们不是在十进制下，而是在 b 进制下表示这些数字 ($b \geq 2$)。那么 D 和 d 可以表示为：

$$D = (d_{n-1}d_{n-2} \dots d_1d_0)_b = \sum_{i=0}^{n-1} d_i \times b^i$$

$d = \text{除数在进制 } b \text{ 的表示}$

长除法的过程就是从被除数的高位开始，逐位 (或逐小组) 地处理，每一步计算部分被除数除以除数的结果。

1.2.2 算法步骤

以下是任意进制 b 下长除法的通用算法步骤：

$$\left[\begin{array}{l} R := NC_{\infty}(D), Q := NC_{\infty}(0) \\ i := NC_{\infty}(0) \\ \text{当} : i < n \\ \quad \text{local} := \lfloor R \oslash b^{n-1-i} \rfloor \\ \quad \left\{ \begin{array}{l} \text{multiple} := \text{local} \oslash d \otimes d \quad \text{如果} : \text{local} \geq d \\ R := {}^{\ominus} \text{multiple} \otimes b^{n-1-i} \\ Q := {}^{\oplus} \text{multiple} \otimes b^{n-1-i} \end{array} \right. \end{array} \right]$$

执行完成后， Q 就是长除法得到的商， R 就是长除法得到的余数。

在算法中，由于我们使用了 NC_{∞} ，导致此算法无法直接表示为真正可执行的算法。因此，在实现真正的算法时，我们需要使用数组通过线性组合多个数胞来表示 D, d, R, Q, local 。 $\oslash b^{n-1-i}$ 相当于删除 b^{n-1-i} 个低位，将第 $n-1-i$ 位作为个位。 $\otimes b^{n-1-i}$ 相当于在原本的数后方添加 $n-1-i$ 个 0。它们都是位操作的模仿。

此算法展示了如何通过迭代和模运算，将复杂的大数除法分解为一系列简单的、可在单个数胞上完成的操作。这正是计算机处理超出其原生字长大数的核心思想：通过合适的算法和数据结构，用多个小单元协作完成大任务。

这个算法虽然简单，但却是理解计算机如何处理大数运算的基础。通过将复杂问题分解为可管理的步骤，我们能够在有限的硬件资源上实现任意精度的算术运算。

任意状态数的数胞的除法和取余可以通过任意进制的长除法模拟。

1.3 将数胞的值限制在状态数内

在数胞的定义中， $0 \leq \text{值} < \text{指定状态数}$ 。那么对于一个超出范围 $[0, \text{指定状态数})$ 的值，如何让该值符合要求呢？根据定义，如果值 $t \notin [0, \text{指定状态数})$ ，则将值 t 映射为 $t \bmod \text{指定状态数}$ 。

具体算法如下：

$$\left[\begin{array}{l} \left\{ \begin{array}{l} t := t \bmod \text{指定状态数} \quad \text{如果} : t \geq \text{指定状态数} \\ \text{输出} : t \end{array} \right. \end{array} \right]$$

当 指定状态数 超出当前计算机的存储和计算上限时，就需要使用**任意进制的长除法**来计算 t 解决问题。具体算法中的 \bmod 运算就需要使用任意进制的长除法来实现。

1.4 任意进制的竖式加法

加法是最基本的算术运算。在计算机中，当处理大于单个数胞表示范围的大数时，我们需要一种系统的方法来执行加法，这种方法必须独立于计算机的原生字长和进制。任意进制的竖式加法提供了这样一种通用且高效的算法。

竖式加法的核心思想与我们小学学习的十进制竖式加法完全相同：将两个数的各位数字对齐，从最低位（最右边）开始逐位相加，并将产生的进位传递到更高位。此方法可以自然地推广到任意进制 $b(b \geq 2)$ 。

1.4.1 数学原理与定义

考虑两个自然数 A 和 B ，它们在进制 b 下的表示分别为：

$$A = (a_{m-1}a_{m-2}\dots a_1a_0)_b = \sum_{i=0}^{m-1} a_i \times b^i$$

$$B = (b_{n-1}b_{n-2}\dots b_1b_0)_b = \sum_{i=0}^{n-1} b_i \times b^i$$

其中， $0 \leq a_i, b_i < b$ 。

我们的目标是计算它们的和 $S = A + B$ ，并同样用进制 b 表示结果：

$$S = (s_{k-1}s_{k-2}\dots s_1s_0)_b$$

其中， $k = \max(m, n) + 1$ (考虑最高位可能的进位)。

1.4.2 算法步骤

以下是任意进制 b 下竖式加法的通用算法步骤。该算法模拟了手工计算的过程，使用一个进位变量 `carry` 来在每一步暂存并传递进位值。

1. 初始化：

- 令进位 `carry` $:= 0$ 。
- 令结果位计数器 $i := 0$ 。

- 可选：将 A 和 B 的位数补齐到相同长度 (例如，在较短的数字前补零)，设最大长度为 $\text{len} = \max(m, n)$ 。

2. **逐位相加**：对于位索引 j 从 0 到 $\text{len} - 1$ (从最低位到最高位)：

(a) 获取当前位的数字 (若该位不存在则视为 0)：

$$\text{digitA} := \begin{cases} a_j, & \text{如果 } j < m \\ 0, & \text{否则} \end{cases}$$

$$\text{digitB} := \begin{cases} b_j, & \text{如果 } j < n \\ 0, & \text{否则} \end{cases}$$

(b) 计算当前位的和 (包括低位来的进位)：

$$\text{sumTemp} = \text{digitA} + \text{digitB} + \text{carry}$$

(c) 计算当前结果位的值和新进位：

$$s_i := \text{sumTemp} \bmod b$$

$$\text{carry} := \left\lfloor \frac{\text{sumTemp}}{b} \right\rfloor$$

(d) 结果位计数器 i 增加 1。

3. **处理最高位进位**：在处理完所有位的数字后，如果 $\text{carry} > 0$ ：

(a) $s_i := \text{carry}$

(b) $i := i + 1$

4. **得到结果**：最终结果 S 是一个由 i 位数字组成的序列 $(s_{i-1}, s_{i-2}, \dots, s_0)_b$ ，其数值等于 $A + B$ 。

此算法的关键在于第 2(b) 步和第 2(c) 步。单个数胞可以轻松计算 $\text{digitA} + \text{digitB} + \text{carry}$ ，但其结果可能大于等于 b 。利用模运算 (\bmod) 和整数除法 ($\lfloor \rfloor$)，我们可以将结果分解为属于 $[0, b - 1]$ 范围的本位值 s_i 和传递给下一位的进位值 carry (其值为 0 或 1，因为最大和 $(b - 1) + (b - 1) + 1 = 2b - 1 < 2b$ ，故进位最大为 1)。

1.4.3 示例

示例 1(二进制, $b = 2$): 计算 $A = (1101)_2$ (即 13) 与 $B = (1011)_2$ (即 11) 的和。

		1	1	0	1	(A)
	+	1	0	1	1	(B)
		<hr/>				
Carry:		1	1	1	1	0
Sum (S):		1	1	0	0	0

- 初始化: $carry = 0$ 。
- 第 0 位 (最低位): $1 + 1 + 0 = 2$ 。 $s_0 = 2 \bmod 2 = 0$, $carry = \lfloor \frac{2}{2} \rfloor = 1$ 。
- 第 1 位: $0 + 1 + 1 = 2$ 。 $s_1 = 2 \bmod 2 = 0$, $carry = \lfloor \frac{2}{2} \rfloor = 1$ 。
- 第 2 位: $1 + 0 + 1 = 2$ 。 $s_2 = 2 \bmod 2 = 0$, $carry = \lfloor \frac{2}{2} \rfloor = 1$ 。
- 第 3 位: $1 + 1 + 1 = 3$ 。 $s_3 = 3 \bmod 2 = 1$, $carry = \lfloor \frac{3}{2} \rfloor = 1$ 。
- 处理最高位进位: $carry = 1$, 所以 $s_4 = 1$ 。
- 结果: $S = (11000)_2 = 16 + 8 = 24$, 等于 $13 + 11$ 。

示例 2(十六进制, $b = 16$): 计算 $A = (A2)_{16}$ (即 162) 与 $B = (F9)_{16}$ (即 249) 的和。
(注: $A=10$, $F=15$)

$$\begin{array}{r}
 \\
 \\
 \hline
 \text{Carry:} \quad 1 \quad 0 \quad 0 \\
 \text{Sum (S):} \quad 1 \quad 9 \quad B
 \end{array}$$

- 初始化: $carry = 0$ 。
- 第 0 位: $2 + 9 + 0 = 11$ 。 $11 < 16$, 所以 $s_0 = 11 = B$, $carry = 0$ 。
- 第 1 位: $10 + 15 + 0 = 25$ 。 $s_1 = 25 \bmod 16 = 9$, $carry = \lfloor \frac{25}{16} \rfloor = 1$ 。
- 处理最高位进位: $carry = 1$, 所以 $s_2 = 1$ 。
- 结果: $S = (19B)_{16} = 1 \times 256 + 9 \times 16 + 11 = 256 + 144 + 11 = 411$, 等于 $162 + 249$ 。

任意进制的竖式加法算法是构建大数运算库的基础。通过与之前介绍的任意进制长除法相结合, 可以实现在任何指定进制和数胞状态数下的完整算术运算, 确保了数值计算的结果在不同计算平台和存储限制下的一致性, 这正是模拟任意状态数的数胞的核心目标之一。

任意状态数的数胞的加法可以通过组合任意进制的长除法和任意进制的竖式加法这两种计算方法模拟。

1.5 任意进制的竖式减法

减法是与加法相对应的基本算术运算。在处理大数减法时, 我们需要一种系统的方法来处理借位, 这种方法同样必须独立于计算机的原生字长和进制。任意进制的竖式减法提供了这样一种通用且高效的算法。

竖式减法的核心思想与我们小学学习的十进制竖式减法完全相同: 将两个数的各位数字对齐, 从最低位 (最右边) 开始逐位相减, 并在需要时向高位借位。此方法可以自然地推广到任意进制 $b(b \geq 2)$ 。

1.5.1 数学原理与定义

考虑两个非负大整数 A 和 B ，且 $A \geq B$ (确保结果非负)。它们在进制 b 下的表示分别为：

$$A = (a_{m-1}a_{m-2} \dots a_1a_0)_b = \sum_{i=0}^{m-1} a_i \times b^i$$

$$B = (b_{n-1}b_{n-2} \dots b_1b_0)_b = \sum_{i=0}^{n-1} b_i \times b^i$$

其中， $0 \leq a_i, b_i < b$ 。

我们的目标是计算它们的差 $D = A - B$ ，并同样用进制 b 表示结果：

$$D = (d_{k-1}d_{k-2} \dots d_1d_0)_b$$

其中， $k \leq \max(m, n)$ (结果的位数可能小于原数的位数)。

1.5.2 算法步骤

以下是任意进制 b 下竖式减法的通用算法步骤。该算法模拟了手工计算的过程，使用一个借位变量 `borrow` 来在每一步暂存借位状态。

1. 初始化：

- 令借位 `borrow` := 0。
- 令结果位计数器 `i` := 0。
- 将 A 和 B 的位数补齐到相同长度 (在较短的数字前补零)，设最大长度为 $len = \max(m, n)$ 。

2. 逐位相减：对于位索引 j 从 0 到 $len - 1$ (从最低位到最高位)：

(a) 获取当前位的数字 (若该位不存在则视为 0)：

$$\text{digitA} := \begin{cases} a_j, & \text{如果 } j < m \\ 0, & \text{否则} \end{cases}$$

$$\text{digitB} := \begin{cases} b_j, & \text{如果 } j < n \\ 0, & \text{否则} \end{cases}$$

(b) 计算当前位的临时差 (考虑借位)：

$$\text{tempDiff} = \text{digitA} - \text{digitB} - \text{borrow}$$

(c) 处理借位并计算当前结果位:

如果tempDiff < 0 则

$$\text{borrow} := 1$$
$$d_i := \text{tempDiff} + b$$

否则

```
borrow := 0
```

$$d_i := \text{tempDiff}$$

(d) 结果位计数器 i 增加 1。

3. **处理最高位借位：**在处理完所有位后，如果 `borrow > 0`，则说明 $A < B$ ，这与我们的前提 $A \geq B$ 矛盾。在实际实现中，这一步可用于检测错误或处理负数情况。
4. **去除前导零：**结果可能包含高位多余的零，需要去除这些零以得到规范形式。
5. **得到结果：**最终结果 D 是一个由 i 位数字组成的序列 $(d_{i-1}, d_{i-2}, \dots, d_0)_b$ ，其数值等于 $A - B$ 。

1.5.3 示例

示例 1(二进制, $b = 2$): 计算 $A = (1101)_2$ (即 13) 与 $B = (1011)_2$ (即 11) 的差。

	1	1	0	1	(A)
-	1	0	1	1	(B)
Borrow:	0	0	1	0	0
Diff (D):	0	0	1	0	

- 初始化: `borrow = 0`。
- 第 0 位 (最低位): $1 - 1 - 0 = 0$ 。 `d0 = 0`, `borrow = 0`。
- 第 1 位: $0 - 1 - 0 = -1$ 。 `tempDiff < 0`, 所以 `borrow = 1`, `d1 = -1 + 2 = 1`。
- 第 2 位: $1 - 0 - 1 = 0$ 。 `d2 = 0`, `borrow = 0`。
- 第 3 位: $1 - 1 - 0 = 0$ 。 `d3 = 0`, `borrow = 0`。
- 结果: $D = (0010)_2 = 2$, 等于 $13 - 11$ 。去除前导零后为 $(10)_2$ 。

示例 2(十六进制, $b = 16$): 计算 $A = (A2)_{16}$ (即 162) 与 $B = (7C)_{16}$ (即 124) 的差。

$$\begin{array}{r}
 A 2 (A) \\
 - 7 C (B) \\
 \hline
 \text{Borrow: } 0 1 0 \\
 \text{Diff (D): } 2 6
 \end{array}$$

- 初始化: `borrow = 0`。
- 第 0 位: $2 - 12 - 0 = -10$ 。 `tempDiff < 0`, 所以 `borrow = 1`, $d_0 = -10 + 16 = 6$ 。
- 第 1 位: $10 - 7 - 1 = 2$ 。 $d_1 = 2$, `borrow = 0`。
- 结果: $D = (26)_{16} = 2 \times 16 + 6 = 38$, 等于 $162 - 124$ 。

任意进制的竖式减法算法与竖式加法相结合, 构成了完整的大数算术运算基础。通过正确处理借位和进制转换, 该算法确保了在不同计算平台和存储限制下减法运算的一致性, 进一步支持了模拟任意上限数胞的目标。

任意状态数的数胞的减法可以通过组合任意进制的长除法和任意进制的竖式减法这两种计算方法模拟。

1.6 任意进制的竖式乘法

乘法是算术运算中的重要组成部分, 它比加法和减法更为复杂。在处理大数乘法时, 我们需要一种系统的方法来逐位相乘并处理进位。任意进制的竖式乘法提供了一种通用且高效的算法, 可以处理任意进制下的乘法运算。

竖式乘法的核心思想与我们小学学习的十进制竖式乘法相同: 将一个乘数的每一位与另一个乘数的每一位相乘, 然后将结果按位对齐并相加。此方法可以自然地推广到任意进制 $b(b \geq 2)$ 。

1.6.1 数学原理与定义

考虑两个非负大整数 A 和 B , 它们在进制 b 下的表示分别为:

$$\begin{aligned}
 A &= (a_{m-1}a_{m-2} \dots a_1a_0)_b = \sum_{i=0}^{m-1} a_i \times b^i \\
 B &= (b_{n-1}b_{n-2} \dots b_1b_0)_b = \sum_{j=0}^{n-1} b_j \times b^j
 \end{aligned}$$

其中, $0 \leq a_i, b_j < b$ 。

我们的目标是计算它们的乘积 $P = A \times B$, 并同样用进制 b 表示结果:

$$P = (p_{k-1}p_{k-2} \dots p_1p_0)_b$$

其中, $k \leq m + n$ (乘积的位数最多为两个乘数位数之和)。

1.6.2 算法步骤

以下是任意进制 b 下竖式乘法的通用算法步骤。该算法模拟了手工计算的过程，使用一个中间结果数组来存储部分乘积。

1. 初始化：

- 创建一个长度为 $m + n$ 的结果数组 `result`，初始化为全零。
- 这个数组将用于存储乘法过程中的所有中间结果和最终乘积。

2. 逐位相乘：对于乘数 B 的每一位索引 j 从 0 到 $n - 1$ (从最低位到最高位)：

(a) 初始化进位 $carry := 0$ 。

(b) 对于乘数 A 的每一位索引 i 从 0 到 $m - 1$ (从最低位到最高位)：

- 计算当前位的乘积： $product = a_i \times b_j + result[i + j] + carry$
- 计算当前位的值和新进位：

$$result[i + j] := product \bmod b$$

$$carry := \lfloor \frac{product}{b} \rfloor$$

(c) 处理最高位进位：如果 $carry > 0$ ，则将其加到结果数组的下一个位置：

$$result[j + m] := result[j + m] + carry$$

3. 处理最终进位：遍历整个结果数组，从低位到高位处理可能的进位：

(a) 对于每个位置 k 从 0 到 $m + n - 2$ ：

$$carry := \lfloor \frac{result[k]}{b} \rfloor$$

$$result[k] := result[k] \bmod b$$

$$result[k + 1] := result[k + 1] + carry$$

4. **去除前导零**：从最高位开始，去除结果数组中的前导零，得到规范形式的乘积。

5. **得到结果**：最终结果 P 是一个由非零位数字组成的序列，其数值等于 $A \times B$ 。

1.6.3 示例

示例 1(二进制, $b = 2$): 计算 $A = (1101)_2$ (即 13) 与 $B = (1011)_2$ (即 11) 的乘积。

$$\begin{array}{r}
 \begin{array}{cccc}
 & & 1 & 1 & 0 & 1 \\
 & \times & 1 & 0 & 1 & 1 \\
 \hline
 & & 1 & 1 & 0 & 1 \\
 & 1 & 1 & 0 & 1 & \\
 & 0 & 0 & 0 & 0 & \\
 & 1 & 1 & 0 & 1 & \\
 \hline
 1 & 0 & 0 & 0 & 1 & 1 & 1 & 1
 \end{array}
 \end{array}$$

- 初始化：创建长度为 $4 + 4 = 8$ 的结果数组，初始为 $[0, 0, 0, 0, 0, 0, 0, 0]$ 。

- 第 0 轮 ($j = 0, b_0 = 1$):

$$- i = 0: 1 \times 1 + 0 + 0 = 1, \text{result}[0] = 1, \text{carry} = 0$$

$$- i = 1: 0 \times 1 + 0 + 0 = 0, \text{result}[1] = 0, \text{carry} = 0$$

$$- i = 2: 1 \times 1 + 0 + 0 = 1, \text{result}[2] = 1, \text{carry} = 0$$

$$- i = 3: 1 \times 1 + 0 + 0 = 1, \text{result}[3] = 1, \text{carry} = 0$$

- 第 1 轮 ($j = 1, b_1 = 1$):

$$- i = 0: 1 \times 1 + 0 + 0 = 1, \text{result}[1] = 0 + 1 = 1, \text{carry} = 0$$

$$- i = 1: 0 \times 1 + 0 + 0 = 0, \text{result}[2] = 1 + 0 = 1, \text{carry} = 0$$

$$- i = 2: 1 \times 1 + 0 + 0 = 1, \text{result}[3] = 1 + 1 = 2, 2 \bmod 2 = 0, \lfloor 2/2 \rfloor = 1$$

$$- i = 3: 1 \times 1 + 0 + 1 = 2, \text{result}[4] = 0 + 2 = 2, 2 \bmod 2 = 0, \lfloor 2/2 \rfloor = 1$$

$$- \text{处理进位: } \text{result}[5] = 0 + 1 = 1$$

- 继续处理剩余位...

- 最终结果: $P = (10001111)_2 = 128 + 8 + 4 + 2 + 1 = 143$ ，等于 13×11 。

示例 2(十进制, $b = 10$): 计算 $A = 123$ 与 $B = 45$ 的乘积。

$$\begin{array}{r}
 \begin{array}{ccc}
 1 & 2 & 3 \\
 \times & 4 & 5 \\
 \hline
 6 & 1 & 5 \\
 + & 4 & 9 & 2 \\
 \hline
 5 & 5 & 3 & 5
 \end{array}
 \begin{array}{l}
 (A) \\
 (B) \\
 (123 \times 5) \\
 (123 \times 4, \text{左移 } 1 \text{ 位}) \\
 (P)
 \end{array}
 \end{array}$$

- 第 0 轮 ($j = 0, b_0 = 5$):

$$- 3 \times 5 = 15, \text{result}[0] = 5, \text{carry} = 1$$

$$- 2 \times 5 + 1 = 11, \text{result}[1] = 1, \text{carry} = 1$$

$$- 1 \times 5 + 1 = 6, \text{result}[2] = 6, \text{carry} = 0$$

- 第 1 轮 ($j = 1, b_1 = 4$):

$$- 3 \times 4 + 0 = 12, \text{result}[1] = 1 + 2 = 3, \text{carry} = 1$$

$$- 2 \times 4 + 1 = 9, \text{result}[2] = 6 + 9 = 15, 15 \bmod 10 = 5, \lfloor 15/10 \rfloor = 1$$

$$- 1 \times 4 + 1 = 5, \text{result}[3] = 0 + 5 = 5, \text{carry} = 0$$

- 最终结果: $P = 5535$, 等于 123×45 。

任意进制的竖式乘法算法是构建完整大数算术运算库的关键组成部分。通过正确处理每一位的乘法和进位,该算法确保了在不同计算平台和存储限制下乘法运算的一致性。与之前介绍的竖式加法和竖式减法相结合,我们可以实现完整的任意进制大数运算,为模拟任意上限的数胞提供了坚实的基础。

需要注意的是,竖式乘法的时间复杂度为 $O(m \times n)$, 其中 m 和 n 分别是两个乘数的位数。对于非常大的数,可以使用更高效的算法来优化性能,但竖式乘法作为最基础和最直观的算法,仍然是理解乘法原理的重要工具。

任意状态数的数胞的乘法可以通过组合任意进制的长除法和任意进制的竖式乘法这两种计算方法模拟。

1.7 使用伪代码模拟任意状态数的数胞

从现在开始,我们将使用详细的、尽可能高效的、但可能不是最简单的、可能与之前所述简单方法有差别的算法来模拟任意状态数的数胞。

首先,我们需要一些用于辅助的结构和算法来帮助我们完成编写。

1.7.1 视图

$$\left[\begin{array}{l} \text{结构体} : SPAN\{T\} \\ p \in PTR_T \\ l \in NC_{WORDSIZEVALUE} \end{array} \right]$$

定义: $SPAN_T = SPAN\{T\}$

我们需要一个结构,用于关注一个线性存储空间的一部分。例如,有一个数组,我们可以取这个数组中某个位置的子数组作为视图。

$$\text{定义: } \text{GetElement}\{T\}(\text{span} \in SPAN_T, \text{index} \in NC_{WORDSIZEVALUE}) \rightarrow T =$$

$$\left[\text{输出: } (\text{span} \rightarrow p)[\text{index}] \quad \blacksquare \text{要求满足 } \text{index} < l \right]$$

定义 : $\text{span}[\text{index}] = \text{GetElement}\{\mathbf{T}\}(\text{span}, \text{index}),$

$\text{span} \in \text{SPAN}_T, \text{index} \in \text{NC}_{\text{WORDSIZEVALUE}}$

这个算法及这些定义简化了从一个视图中获取一个元素的步骤。

定义 : $\text{SubSpan}(\text{span} \in \text{SPAN}_T, \text{index} \in \text{NC}_{\text{WORDSIZEVALUE}}, \text{length} \in \text{NC}_{\text{WORDSIZEVALUE}})$

$\rightarrow \text{SPAN}_T =$ ■要求满足 $\text{index} \oplus \text{length} \leq \text{span} \rightarrow 1$

$$\left[\begin{array}{l} \text{newspan} \in \text{SPAN}_T \\ \text{newspan} \rightarrow p := (\text{span} \rightarrow p) \boxplus \text{index} \\ \text{newspan} \rightarrow l := \text{length} \\ \text{输出} : \text{newspan} \end{array} \right]$$

定义 : $\text{span} \rightarrow \text{subspan}(\text{index}, \text{length}) = \text{SubSpan}\{\mathbf{T}\}(\text{span}, \text{index}, \text{length}),$

$\text{span} \in \text{SPAN}_T, \text{index} \in \text{NC}_{\text{WORDSIZEVALUE}}, \text{length} \in \text{NC}_{\text{WORDSIZEVALUE}}$

这个算法及这些定义简化了从一个视图中截取一个子视图的步骤。

1.7.2 数组形式的模拟数胞之间的比较

因为任意状态数的数胞需要的存储空间可能大于 $\text{NC}_{\text{WORDSIZEVALUE}}$ 所占的存储空间, 所以我们需要使用数组来模拟数胞。以确保任意大的状态数都可以进行存储和计算。

那么, 这种数组形式的模拟数胞之间的比较算法, 就是比较数组有效位的长度, 或在有效位长度一致时从高位到低位, 对数组进行比较。

下面我们实现数组形式的模拟数胞之间相等判断和小于判断, 其余比较算法同理, 不做实现。

定义 : $\text{IsEqual}\{\mathbf{T}\}(\text{left} \in \text{PTR}_T, \text{ll} \in \text{NC}_{\text{WORDSIZEVALUE}},$

$\text{right} \in \text{PTR}_T, \text{lr} \in \text{NC}_{\text{WORDSIZEVALUE}}) \rightarrow \text{NC}_2 =$

$$\left[\begin{array}{l} \text{■要求满足 } \text{ll} > 0, \text{lr} > 0 \\ \left\{ \begin{array}{l} \text{输出} : \text{boolvalue}(\mathbf{F}) \quad \text{如果} : \text{ll} \neq \text{lr} \\ \text{■要求满足 } \text{left}, \text{right} \text{ 都没有无效位, 当有效位长度不一致时, 一定不相等} \\ \text{■此时长度一定一致, 逐个比较高位到低位} \\ i := \text{NC}_{\text{WORDSIZEVALUE}}(\text{ll} \ominus 1) \\ \left\{ \begin{array}{l} \text{输出} : \text{boolvalue}(\mathbf{F}) \quad \text{如果} : \text{left}[i] \neq \text{right}[i] \\ \text{■当任何对应位不相等, left, right 就不相等} \\ i := \oplus 1 \end{array} \right. \\ \text{输出} : \text{boolvalue}(\mathbf{T}) \quad \text{■此时满足 } \text{left} = \text{right} \end{array} \right. \end{array} \right]$$

$$\begin{aligned}
& \text{定义 : IsLess}\{\mathbf{T}\}(\text{left} \in PTR_{\mathbf{T}}, ll \in NC_{\text{WORDSIZEVALUE}}, \\
& \quad \text{right} \in PTR_{\mathbf{T}}, lr \in NC_{\text{WORDSIZEVALUE}}) \rightarrow NC_2 = \\
& \left[\begin{array}{l}
\blacksquare \text{要求满足 } ll > 0, lr > 0 \\
\left\{ \begin{array}{l}
\text{输出 : boolvalue}(\mathbf{T}) \quad \text{如果 : } ll < lr \\
\text{输出 : boolvalue}(\mathbf{F}) \quad \text{如果 : } ll > lr
\end{array} \right. \\
\blacksquare \text{要求满足 left, right 都没有无效位, 当有效位长度不一致时, 一定不相等} \\
\blacksquare \text{此时长度大的就是大数, 长度小的就是小数} \\
\blacksquare \text{此时长度一定一致, 逐个比较高位到低位} \\
i := NC_{\text{WORDSIZEVALUE}}(ll \ominus 1) \\
\left\{ \begin{array}{l}
\text{输出 : boolvalue}(\mathbf{T}) \quad \text{如果 : } \text{left}[i] < \text{right}[i] \\
\text{输出 : boolvalue}(\mathbf{F}) \quad \text{如果 : } \text{left}[i] > \text{right}[i]
\end{array} \right. \\
\blacksquare \text{当任何对应位不相等, left, right 就不相等} \\
\blacksquare \text{此时此位, 大的就是大数, 小的就是小数 } i := \oplus 1 \\
\text{输出 : boolvalue}(\mathbf{F}) \quad \blacksquare \text{此时满足 left = right}
\end{array} \right]
\end{aligned}$$

1.7.3 任意进制的长除法的具体算法

接下来, 我们给出任意进制的长除法的具体算法。

定义 : SubBetweenHugeValue(minuend $\in SPAN_{NC_{\text{BASE}}}$, subtrahend $\in SPAN_{NC_{\text{BASE}}}$)

设 minuend 所占存储空间中的自然数为 m , subtrahend 所占存储空间中的自然数为 s

执行之后, m 变为减去数次 s 的结果, 结果 r 满足 $r > 0 \wedge r < s$

这个算法用于在长除法中进行减法。

定义 : Cast $\{\mathbf{T}, \mathbf{t}\}(\mathbf{p} \in PTR_{\mathbf{T}}) \rightarrow PTR_{\mathbf{t}}$

用于将一个 \mathbf{T} 类型的指针变量 \mathbf{p} 转换成一个 \mathbf{t} 类型的指针变量输出, 其指向的地址不变

定义 : LongMod(dividend $\in SPAN_{NC_{\text{WORDSIZEVALUE}}}$, divisor $\in SPAN_{NC_{\text{WORDSIZEVALUE}}}$)

$\rightarrow DAN_{NC_{\text{WORDSIZEVALUE}}} =$

$\text{dividendbitspan} \in \text{SPAN}_{\text{BASE}}$

$$\text{dividendbitspan} \rightarrow p := \text{Cast}\{NC_{\text{WORDSIZEVALUE}}, NC_{\text{BASE}}\}(\text{dividend} \rightarrow p)$$

$$\text{dividendbitspan} \rightarrow l := (\text{dividend} \rightarrow l) \otimes \text{BYTELENGTH} \otimes \text{WORDSIZE}$$

$\text{divisorbitspan} \in \text{SPAN}_{\text{BASE}}$

$$\text{divisorbitspan} \rightarrow p := \text{Cast}\{NC_{\text{WORDSIZEVALUE}}, NC_{\text{BASE}}\}(\text{divisor} \rightarrow p)$$

$$\text{divisorbitspan} \rightarrow l := (\text{divisor} \rightarrow l) \otimes \text{BYTELENGTH} \otimes \text{WORDSIZE}$$

■将输入的视图转换成位视图，要求满足 $\text{dividend} \rightarrow l > 0 \wedge \text{divisor} \rightarrow l > 0$

$$i := NC_{\text{WORDSIZEVALUE}}((\text{dividendbitspan} \rightarrow l) \ominus 1)$$

[

$$\begin{aligned} &\text{当} : (\text{dividendbitspan} \rightarrow p)[i] = 0 \wedge i > 0 \\ &\quad (\text{dividendbitspan} \rightarrow l) := \ominus 1 \\ &\quad i := \ominus 1 \end{aligned}$$

]

[

$$\begin{aligned} &i := (\text{divisorbitspan} \rightarrow l) \ominus 1 \\ &\text{当} : (\text{divisorbitspan} \rightarrow p)[i] = 0 \wedge i > 0 \\ &\quad (\text{divisorbitspan} \rightarrow l) := \ominus 1 \\ &\quad i := \ominus 1 \end{aligned}$$

]

■为两个位视图去除无效位（值为0的视图保留一位）

{

$$\begin{aligned} &\text{如果} : \text{dividendbitspan} \rightarrow l < \text{divisorbitspan} \rightarrow l \\ &\text{result} := \uparrow DA_{NC_{\text{WORDSIZEVALUE}}}(\text{dividend} \rightarrow l) \\ &i := 0 \\ &\left[\begin{aligned} &\text{当} : i < \text{dividend} \rightarrow l \\ &\text{result}[i] := (\text{dividend} \rightarrow p)[i] \\ &i := \oplus 1 \end{aligned} \right] \end{aligned}$$

}

输出 : result

■如果能确定被除数小于除数，那么直接输出被除数，不用进行计算

输出 : LongModProc(dividendbitspan, divisorbitspan)

定义 : $\text{Copy}\{\mathbf{T}, \mathbf{t}\}(\mathbf{P} \in \text{PTR}_{\mathbf{T}}, \mathbf{p} \in \text{PTR}_{\mathbf{t}}, \text{length} \in NC_{\text{WORDSIZEVALUE}})$

执行之后 \mathbf{P} 所指向的存储空间中的连续length个字节被更改为

\mathbf{p} 所指向的存储空间中的连续length个字节

定义 : $\text{LongModProc}(\text{dividendbitspan} \in \text{SPAN}_{NC_{\text{BASE}}},$

$\text{divisorbitspan} \in \text{SPAN}_{NC_{\text{BASE}}}) \rightarrow DA_{NC_{\text{WORDSIZEVALUE}}} =$

$$\begin{array}{l}
i := NC_{\text{WORDSIZEVALUE}}(0) \\
\left[\begin{array}{l}
\text{当} : i < \text{dividendbitspan} \rightarrow l \\
\text{startindex} := (\text{dividendbitspan} \rightarrow l) \ominus 1 \ominus i \\
\text{length} := i \oplus 1 \\
\text{subdividend} := \text{dividendbitspan} \rightarrow \text{subspan}(\text{startindex}, \text{length}) \\
\blacksquare \text{subdividend 是长除法中关注的余数的子位视图} \\
j := NC_{\text{WORDSIZEVALUE}}((\text{subdividend} \rightarrow l) \ominus 1) \\
\left[\begin{array}{l}
\text{当} : (\text{subdividend} \rightarrow p)[j] = 0 \wedge j > 0 \\
(\text{subdividend} \rightarrow l) := \ominus 1 \\
j := \ominus 1
\end{array} \right] \\
\blacksquare \text{为子位视图去除无效位 (值为 0 的视图保留一位)} \\
\left\{ \begin{array}{l}
\text{如果} : \text{IsLess}\{NC_{\text{BASE}}\}(\text{subdividend} \rightarrow p, \text{subdividend} \rightarrow l, \\
\text{divisorbitspan} \rightarrow p, \text{divisorbitspan} \rightarrow l) \\
\text{SubBetweenHugeValue}(\text{subdividend}, \text{divisorbitspan})
\end{array} \right. \\
\blacksquare \text{如果子位视图小于除数, 那么进行相减} \\
i := \oplus 1
\end{array} \right] \\
\text{remaindersize} := (\text{dividendbitspan} \rightarrow l) \oslash (\text{BYTELENGTH} \otimes \text{WORDSIZE}) \\
\text{remainder} := \uparrow DA_{NC_{\text{WORDSIZEVALUE}}}(\text{remaindersize}) \\
\text{Copy}\{NC_{\text{WORDSIZEVALUE}}, NC_{\text{BASE}}\}(\text{remainder} \rightarrow \text{addr}, \text{dividendbitspan} \rightarrow p, \\
\text{remaindersize}) \\
i := \text{remaindersize} \ominus 1 \\
\left[\begin{array}{l}
\text{当} : \text{remainder}[i] = 0 \wedge i > 0 \\
\text{remainder} \rightarrow \text{remove}() \\
i := \ominus 1
\end{array} \right] \\
\blacksquare \text{初始化存储余数的数组, 并去除无效位 (值为 0 时保留一位)} \\
\text{输出} : \text{remainder}
\end{array}$$

以上算法使用任意进制的长除法求余数。但是求商也是一样的，初始化一个长度与被除数数组相同的数组，然后把它转换成位视图。在 `subdividend` 的值小于 `divisorbitspan` 时，记录 `subdividend ÷ divisorbitspan` 的整除值，然后把整除值放在代表商的位视图从 0 开始的第 $(\text{dividendbitspan} \rightarrow l) \ominus 1 \ominus i$ 位上。最后去除无效位就可以输出得到商了。求商的算法将不进行详细描述，直接略过。

1.7.4 任意状态数的数胞的加法

接下来，我们给出任意状态数的数胞的加法的具体算法。

定义 : $\text{PropagateCarryInIncrease}(\text{parts} \in \text{SPAN}_{NC_{\text{WORDSIZEVALUE}}}, \text{carry} \in NC_2) \rightarrow NC_2$

执行这个算法之后, `parts` 所表示的自然数变为原来的值加上 `carry` 的值,
如果溢出, 则新值为 0, 并输出 1, 否则输出 0

定义: $\text{LimitValueAfterIncrease}(n \in \text{SPAN}_{NC_{\text{WORDSIZEVALUE}}}, v \in \text{SPAN}_{NC_{\text{WORDSIZEVALUE}}})$,

执行这个算法之后, `v` 所表示的自然数变为原来的值减去 `n` 的值,
如果溢出, 则不需要特殊处理, 由硬件解释计算溢出的结果

定义: $\text{IsOverflow}() \rightarrow NC_2$,

这个算法判断上一条伪代码语句是否产生了计算溢出, 并输出为布尔值

定义: $\text{LimitRightValueThenIncrease}(\text{left} \in DA_{NC_{\text{WORDSIZEVALUE}}}, \text{right} \in DA_{NC_{\text{WORDSIZEVALUE}}},$

$$n \in DA_{NC_{\text{WORDSIZEVALUE}}}) =$$

```

copyright := ↑ DANCWORDSIZEVALUE(right → l)
Copy{NCWORDSIZEVALUE, NCWORDSIZEVALUE}(copyright → addr,
right → addr, (right → l) ⊗ WORDSIZE)
copyrightspan ∈ SPANNCWORDSIZEVALUE
copyrightspan → p := copyright → addr
copyrightspan → l := right → l
■将right指向的数据复制到copyright,
防止使用LongMod时更改right指向的数据
nspan ∈ SPANNCWORDSIZEVALUE
nspan → p := n → addr
nspan → l := n → l
remainder := LongMod(copyrightspan, nspan)
Add(left, remainder)
↓ remainder
↓ copyright
■如果right的值大于n, 则将right的值限制在n的范围内

```

定义: $\text{Add}(\text{left} \in DA_{NC_{\text{WORDSIZEVALUE}}}, \text{right} \in DA_{NC_{\text{WORDSIZEVALUE}}}, n \in DA_{NC_{\text{WORDSIZEVALUE}}}) =$

■此算法会将`right`的值加到`left`上，并限制在状态数`n`的范围内

■要求满足`right, n`皆没有无效位，且`left`的长度与`n`相同

如果 : $\text{IsGreaterOrEqual}(\text{right} \rightarrow \text{addr}, \text{right} \rightarrow l, n \rightarrow \text{addr}, n \rightarrow l)$
 ■`IsGreaterOrEqual`并未给出实现，请参考之前有关模拟数胞之间的比较
 $\text{LimitRightValueThenIncrease}(\text{left}, \text{right}, n)$
 ■这个分支确保之后`Add`执行时`right`指向的值小于`n`

$i := NC_{\text{WORDSIZEVALUE}}(0)$

$\text{carry} := NC_2(0)$

当 : $i < \text{left} \rightarrow l \wedge i < \text{right} \rightarrow l$
 $\text{copycarry} := NC_{\text{WORDSIZEVALUE}}(0)$
 $\text{copycarry} := \oplus \text{carry}$
 $\text{left}[i] := \text{left}[i] \oplus \text{right}[i] \oplus \text{copycarry}$
 $\text{carry} := \text{IsOverflow}()$
 $i := \oplus 1$

如果 : $\text{carry} = 1 \wedge i < \text{left} \rightarrow l \wedge i \geq \text{right} \rightarrow l$

$\text{parts} \in SPAN_{NC_{\text{WORDSIZEVALUE}}}$

$\text{parts} \rightarrow p := \text{left} \rightarrow \text{addr}$

$\text{parts} \rightarrow l := \text{left} \rightarrow l$

$\text{parts} \rightarrow p := \text{parts} \rightarrow p \boxplus i$

$\text{patys} \rightarrow l := \ominus i$

$\text{carry} := \text{PropagateCarryInIncrease}(\text{parts}, \text{carry})$

■如果`right`的长度小于`left`的长度，且进位不为 0，
 则将进位处理到`left`的相应位置

如果 : $\text{carry} = 1 \vee \text{IsGreaterOrEqual}(\text{left} \rightarrow \text{addr}, \text{left} \rightarrow l, n \rightarrow \text{addr}, n \rightarrow l)$

$\text{nspan} \in SPAN_{NC_{\text{WORDSIZEVALUE}}}$

$\text{nspan} \rightarrow p := n \rightarrow \text{addr}$

$\text{nspan} \rightarrow l := n \rightarrow l$

$\text{vspan} \in SPAN_{NC_{\text{WORDSIZEVALUE}}}$

$\text{vspan} \rightarrow p := \text{left} \rightarrow \text{addr}$

$\text{vspan} \rightarrow l := \text{left} \rightarrow l$

$\text{LimitValueAfterIncrease}(\text{nspan}, \text{vspan})$

■如果最后产生进位，或没有进位但是值相对状态数溢出，进行值的修正

1.7.5 任意状态数的数胞的减法

接下来，我们给出任意状态数的数胞的减法的具体算法。

定义：PropagateBorrowInDecrease($\text{parts} \in SPAN_{NC_{\text{WORDSIZEVALUE}}}$, $\text{borrow} \in NC_2$) $\rightarrow NC_2$

执行这个算法之后， parts 所表示的自然数变为原来的值减去 borrow 的值，

如果溢出，则新值为 $0 \ominus 1$ ，并输出 1，否则输出 0

定义：LimitValueAfterDecrease($\text{n} \in SPAN_{NC_{\text{WORDSIZEVALUE}}}$, $\text{v} \in SPAN_{NC_{\text{WORDSIZEVALUE}}}$),

执行这个算法之后， v 所表示的自然数变为原来的值加上 n 的值，

如果溢出，则不需要特殊处理，由硬件解释计算溢出的结果

定义：LimitRightValueThenIncrease($\text{left} \in DA_{NC_{\text{WORDSIZEVALUE}}}$, $\text{right} \in DA_{NC_{\text{WORDSIZEVALUE}}}$,

$\text{n} \in DA_{NC_{\text{WORDSIZEVALUE}}}$) =

<pre> copyright := ↑ DA_{NC_{WORDSIZEVALUE}}(right → l) Copy{NC_{WORDSIZEVALUE}, NC_{WORDSIZEVALUE}}(copyright → addr, right → addr, (right → l) ⊗ WORDSIZE) copyrightspan ∈ SPAN_{NC_{WORDSIZEVALUE}} copyrightspan → p := copyright → addr copyrightspan → l := right → l ■将right指向的数据复制到copyright, 防止使用LongMod时更改right指向的数据 nspan ∈ SPAN_{NC_{WORDSIZEVALUE}} nspan → p := n → addr nspan → l := n → l remainder := LongMod(copyrightspan, nspan) Sub(left, remainder) ↓ remainder ↓ copyright ■如果right的值大于n，则将right的值限制在n的范围内 </pre>
--

定义：Sub($\text{left} \in DA_{NC_{\text{WORDSIZEVALUE}}}$, $\text{right} \in DA_{NC_{\text{WORDSIZEVALUE}}}$, $\text{n} \in DA_{NC_{\text{WORDSIZEVALUE}}}$) =

■此算法会将`right`的值减到`left`上，并限制在状态数`n`的范围内

■要求满足`right, n`皆没有无效位，且`left`的长度与`n`相同

如果 : $\text{IsGreaterOrEqual}(\text{right} \rightarrow \text{addr}, \text{right} \rightarrow l, n \rightarrow \text{addr}, n \rightarrow l)$
 ■`IsGreaterOrEqual`并未给出实现，请参考之前有关模拟数胞之间的比较
 $\text{LimitRightValueThenDecrease}(\text{left}, \text{right}, n)$
 ■这个分支确保之后`Sub`执行时`right`指向的值小于`n`

$i := NC_{\text{WORDSIZEVALUE}}(0)$

$\text{borrow} := NC_2(0)$

当 : $i < \text{left} \rightarrow l \wedge i < \text{right} \rightarrow l$

$\text{copyborrow} := NC_{\text{WORDSIZEVALUE}}(0)$

$\text{copyborrow} := \oplus \text{borrow}$

$\text{left}[i] := \text{left}[i] \ominus \text{right}[i] \ominus \text{copyborrow}$

$\text{borrow} := \text{IsOverflow}()$

$i := \oplus 1$

如果 : $\text{borrow} = 1 \wedge i < \text{left} \rightarrow l \wedge i \geq \text{right} \rightarrow l$

$\text{parts} \in SPAN_{NC_{\text{WORDSIZEVALUE}}}$

$\text{parts} \rightarrow p := \text{left} \rightarrow \text{addr}$

$\text{parts} \rightarrow l := \text{left} \rightarrow l$

$\text{parts} \rightarrow p := \text{parts} \rightarrow p \boxplus i$

$\text{patys} \rightarrow l := \ominus i$

$\text{borrow} := \text{PropagateBorrowInDecrease}(\text{parts}, \text{borro})$

■如果`right`的长度小于`left`的长度，且进位不为 0，

则将进位处理到`left`的相应位置

如果 : $\text{borrow} = 1 \vee \text{IsGreaterOrEqual}(\text{left} \rightarrow \text{addr}, \text{left} \rightarrow l, n \rightarrow \text{addr}, n \rightarrow l)$

$\text{nspan} \in SPAN_{NC_{\text{WORDSIZEVALUE}}}$

$\text{nspan} \rightarrow p := n \rightarrow \text{addr}$

$\text{nspan} \rightarrow l := n \rightarrow l$

$\text{vspan} \in SPAN_{NC_{\text{WORDSIZEVALUE}}}$

$\text{vspan} \rightarrow p := \text{left} \rightarrow \text{addr}$

$\text{vspan} \rightarrow l := \text{left} \rightarrow l$

$\text{LimitValueAfterDecrease}(\text{nspan}, \text{vspan})$

■如果最后的值相对状态数溢出，或没有溢出但是产生借位，进行值的修正

1.7.6 任意状态数的数胞的乘法

接下来，我们给出任意状态数的数胞的乘法的具体算法。

定义： $\text{HALFSIZEVALUE} = \lfloor \text{WORDSIZEVALUE} \div 2 \rfloor$

定义： $\text{PropagateCarryInMultiply}(\text{parts} \in \text{SPAN}_{NC_{\text{HALFSIZEVALUE}}}, \text{carry} \in NC_{\text{HALFSIZEVALUE}})$

执行这个算法之后， parts 所表示的自然数变为原来的值加上 carry 的值，

需要确保 parts 不会溢出，算法没有输出

定义： $\text{LimitRightValueThenMultiply}(\text{left} \in DA_{NC_{\text{WORDSIZEVALUE}}}, \text{right} \in DA_{NC_{\text{WORDSIZEVALUE}}},$

$n \in DA_{NC_{\text{WORDSIZEVALUE}}}) =$

<pre> copyright := ↑ DA_{NC_{WORDSIZEVALUE}}(right → l) Copy{NC_{WORDSIZEVALUE}, NC_{WORDSIZEVALUE}}(copyright → addr, right → addr, (right → l) ⊗ WORDSIZE) copyrightspan ∈ SPAN_{NC_{WORDSIZEVALUE}} copyrightspan → p := copyright → addr copyrightspan → l := right → l ■将right指向的数据复制到copyright, 防止使用LongMod时更改right指向的数据 nspan ∈ SPAN_{NC_{WORDSIZEVALUE}} nspan → p := n → addr nspan → l := n → l remainder := LongMod(copyrightspan, nspan) Mul(left, remainder) ↓ remainder ↓ copyright ■如果right的值大于n，则将right的值限制在n的范围内 </pre>
--

定义： $\text{FillZero}\{T\}(p \in PTR_T),$

执行此算法之后， p 指向的数据所占的存储空间的每个字节都被设为 0

定义： $\text{Mul}(\text{left} \in DA_{NC_{\text{WORDSIZEVALUE}}}, \text{right} \in DA_{NC_{\text{WORDSIZEVALUE}}}, n \in DA_{NC_{\text{WORDSIZEVALUE}}}) =$

■此算法会将`right`的值乘到`left`上, 并限制在状态数`n`的范围内
 ■要求满足`right, n`皆没有无效位, 且`left`的长度与`n`相同

{ 如果 : `IsGreaterOrEqual(right → addr, right → l, n → addr, n → l)`
 ■`IsGreaterOrEqual`并未给出实现, 请参考之前有关模拟数胞之间的比较
`LimitRightValueThenMultiply(left, right, n)`
 ■这个分支确保之后`Mul`执行时`right`指向的值小于`n`

`halfformleft ∈ SPANNCHALFSIZEVALUE`
`halfformleft → p := Cast{NCWORDSIZEVALUE, NCHALFSIZEVALUE}(left → addr)`
`halfformleft → l := (left → l) ⊗ 2`
`halfformright ∈ SPANNCHALFSIZEVALUE`
`halfformright → p := Cast{NCWORDSIZEVALUE, NCHALFSIZEVALUE}(right → addr)`
`halfformright → l := (right → l) ⊗ 2`
`intermediatesize := (halfformleft → l) ⊕ (halfformright → l)`
`intermediatedata := ↑ DANCHALFSIZEVALUE(intermediatesize)`
`FillZero{ARRNCHALFSIZEVALUE(intermediatesize)}(intermediatedata → addr)`
`i := NCWORDSIZEVALUE(0)`
`carry := NCHALFSIZEVALUE(0)`

■外层循环, 结束时代表`right`的每一位都已与自身的每一位相乘
 当 : `i < halfformright → l`
`rightdigital := (halfformright → p)[i]`

■内层循环, 结束时代表`right`的第 `i` 位都已与自身的每一位相乘
`InnerLayerOfMultiply(i, rightdigital, halfformleft,`
`&carry, intermediatedata)`

{ `lastparts ∈ SPANNCHALFSIZEVALUE` 如果 : `carry > 0`
`lastparts → p := (intermediatedata → addr) 田 i 田 (halfformleft → l)`
`lastparts → l := 1`
`PropagateCarryInMultiply(lastparts, carry)`
`i := ⊕ 1`

`AfterMultiplyProc(intermediatedata, left, n)`

`InnerLayerOfMultiply(i ∈ NCWORDSIZEVALUE, rightdigital ∈ NCHALFSIZEVALUE,`

`halfformleft ∈ SPANNCHALFSIZEVALUE, pcarry ∈ PTRNCHALFSIZEVALUE,`

`intermediatedata ∈ DANCHALFSIZEVALUE) =`


```

    j := NC_WORDSIZEVALUE(0)
    当 : j < halfformleft → l
    leftdigital := NC_WORDSIZEVALUE(0)
    leftdigital :=  $\oplus$  (halfformleft → p)[i]
    leftdigital :=  $\otimes$  rightdigital
    lastcarry := carry
    temporary := leftdigital  $\oslash$  HALFSIZEVALUE
    carry := 0
    carry :=  $\oplus$  temporary
    ■取相乘结果的高半部分作为下次乘法的进位
    temporary := leftdigital rem HALFSIZEVALUE
    low := NC_HALFSIZEVALUE(0)
    low :=  $\oplus$  temporary
    ■低半部分
    intermediatedata[i  $\oplus$  j] :=  $\oplus$  low
    parts ∈ SPANNC_HALFSIZEVALUE 如果 : IsOverflow()
    parts → p := (halfformleft → p)  $\boxplus$  i  $\boxplus$  j  $\boxplus$  1
    parts → l := (halfformleft → l)  $\ominus$  i  $\ominus$  j  $\ominus$  2
    { PropagateCarryInMultiply(parts, 1)
      ■这个分支用于处理相加导致的进位
      parts → p := (parts → p)  $\boxplus$  1
      parts → l :=  $\oplus$  1
      PropagateCarryInMultiply(parts, lastcarry)
    }
    { carry :=  $\oplus$  1 如果 : low  $\oplus$  lastcarry < low
      ■如果相乘结果加上进位导致再次进位, 修正进位
    }
    j :=  $\oplus$  1

```

定义 : AfterMultiplyProc($\text{intermediatedata} \in DA_{NC_HALFSIZEVALUE}$, $\text{left} \in DA_{NC_WORDSIZELVALUE}$,

$n \in DA_{NC_WORDSIZELVALUE}$) =

```

    newsize := intermediatedata → l
    i := NC_WORDSIZEVALUE((intermediatedata → l) ⊖ 1)
    [
        当 : intermediatedata[i] = 0 ∧ i ≥ 0
        newsize :=⊖ 1
        i :=⊖ 1
        ■ 设定新尺寸, 去除无效位的长度
    ]
    {
        newsize :=⊕ 1 如果 : newsize rem 2 = 0
        ■ 确保newsize是偶数
    }
    intermediatedata → resize(newsize)
    final ∈ SPANNC_WORDSIZEVALUE
    final → p := Cast{NCHALFSIZEVALUE, NCWORDSIZELVALUE}(intermediatedata → addr)
    final → l := (intermediatedata → l) ⊗ 2
    finalda :=↑ DANC_WORDSIZEVALUE(final → l)
    Copy{NCWORDSIZELVALUE, NCWORDSIZELVALUE}(finalda → addr,
        final → p, final → l)
    {
        如果 : IsGreaterOrEqual(final → p, final → l, n → addr, n → l)
        ↓ finalda
        nspan ∈ SPANWORDSIZELVALUE
        nspan → p := n → addr
        nspan → l := n → l
        finalda := LongMod(final, nspan)
        ■ 将结果限制在状态数内
    }
    FillZero{ARRNC_WORDSIZELVALUE}(left → l)}(left → p)
    Copy{NCWORDSIZELVALUE, NCWORDSIZELVALUE}(left → p, finalda → addr,
        (finalda → l) ⊗ WORDSIZE)
    ■ 写入结果到数组中

```

1.7.7 任意状态数的数胞的除法和求余

对于任意状态数的数胞的除法和求余, 本质上是对**任意进制的长除法**的运用。

这里就不做实现, 但是声明算法实现时需要注意的一些内容。

对于任意状态数的数胞的除法, 要求除数不为 0。如果被除数和除数都只有一位, 则可以直接进行除法得到结果。如果被除数小于除数, 结果一定为 0。

对于任意状态数的数胞的求余, 要求除数不为 0。如果被除数和除数都只有一位, 则可以直接进行求余得到结果。如果被除数小于除数, 结果一定为被除数。

2 正则表达式

2.1 基本概念

2.1.1 字母表

字母表是一个有限的符号集合，通常使用 Σ 表示。

2.1.2 字符与字符串

字符是字母表中的元素，字符串是由字符组成的有限序列，空字符串记为 ε 。

用 Σ^* 表示 Σ 上的所有字符串的全体，包含空字符串 ε 。

2.1.3 基本运算

Σ^* 的子集 U 和 V 的连接 (积) 定义为

$$UV = \{\alpha\beta \mid \alpha \in U \wedge \beta \in V\}$$

V 自身的 n 次积记为

$$V^n = VV \cdots V \text{ (其中有 } n \text{ 个 } V)$$

$$V^0 = \varepsilon$$

V^* 是 V 的闭包，即

$$V^* = V^0 \cup V^1 \cup V^2 \cup \cdots = \bigcup_{i=0}^{\infty} V^i$$

$U \mid V$ 是或运算，即

$$U \cup V$$

$\sim V$ 是反运算，意为与 V 长度相同，但不完全与 V 相同的任意字符串，即

$$|\sim V| = |V| \wedge \sim V \neq V$$

2.2 非确定性有限状态自动机 (NFA)

非确定性有限状态自动机是一种用于描述正则语言的计算模型。NFA 在状态转移过程中允许存在不确定性，即从一个状态读取某个字符后可能转移到多个不同的状态。

2.2.1 NFA 的组成成分

NFA 由五个基本成分组成：

1. **状态集合**：一个有限的状态集合，通常用 Q 表示。每个状态代表自动机在识别过程中的一个特定配置。

2. **输入字母表**：一个有限的输入符号集合，通常用 Σ 表示。自动机只能识别属于该字母表的字符序列。
3. **状态转移函数**：定义状态之间转移关系的函数，通常用 δ 表示。对于 NFA，转移函数的形式为：

$$\delta : Q \times \Sigma \rightarrow 2^Q$$

其中 2^Q 表示 Q 的幂集（即 Q 的所有子集的集合）。这意味着对于每个状态和输入符号的组合，NFA 可以转移到多个可能的状态。

4. **初始状态**：自动机开始运行时的起始状态，通常用 $q_0 \in Q$ 表示。NFA 可能允许多个初始状态，此时初始状态为一个状态集合。
5. **接受状态集合**：也称为终结状态集合，通常用 $F \subseteq Q$ 表示。当自动机处理完整个输入字符串后，如果最终处于某个接受状态，则认为该字符串被自动机接受。

2.2.2 形式化定义

一个 NFA 可以形式化地定义为一个五元组：

$$M = (Q, \Sigma, \delta, q_0, F)$$

其中：

- Q 是有限状态集合
- Σ 是有限输入字母表
- $\delta : Q \times \Sigma \rightarrow 2^Q$ 是状态转移函数
- $q_0 \in Q$ 是初始状态
- $F \subseteq Q$ 是接受状态集合

2.2.3 工作原理

NFA 通过以下方式处理输入字符串：从初始状态开始，依次读取输入字符串中的每个字符，根据转移函数确定可能转移到的状态集合。由于转移的非确定性，NFA 在每一步都可能处于多个状态的叠加中。当处理完整个输入字符串后，如果当前状态集合中包含至少一个接受状态，则该输入字符串被 NFA 接受。

2.2.4 扩展转移函数

为了处理整个字符串而不仅仅是单个字符，需要定义扩展转移函数 $\hat{\delta}: Q \times \Sigma^* \rightarrow 2^Q$:

- 对于空字符串 ε ，有 $\hat{\delta}(q, \varepsilon) = \{q\}$
- 对于非空字符串 $w = xa$ （其中 $x \in \Sigma^*$, $a \in \Sigma$ ），有：

$$\hat{\delta}(q, w) = \bigcup_{p \in \hat{\delta}(q, x)} \delta(p, a)$$

2.2.5 语言接受性

NFA M 接受的语言定义为所有能够使 NFA 从初始状态转移到某个接受状态的字符串集合：

$$L(M) = \{w \in \Sigma^* \mid \hat{\delta}(q_0, w) \cap F \neq \emptyset\}$$

NFA 的特例

在具体的实现过程中，我们偏向于实现 NFA 的特例，而不是完整的 NFA。

- 状态转移函数只接受单个字符。
- 初始状态只有一个。
- 不建议设计从一个状态读取某个字符后可能转移到多个不同的状态的 NFA，因为我们打算使用占有型量词进行匹配，相关内容之后会介绍。

2.3 匹配规则

2.3.1 贪婪型量词匹配

贪婪型量词匹配是正则表达式中最基本的匹配策略。采用贪婪匹配的量词会尽可能多地匹配字符，只有在后续匹配失败时才会回溯并减少匹配的字符数量。

特点：

- 最大长度匹配：优先尝试匹配尽可能多的字符
- 回溯机制：当后续模式无法匹配时，会回溯并尝试较短的匹配
- 默认行为：多数正则表达式引擎默认采用贪婪匹配

示例：对于模式 $a\Sigma^*b$ 和字符串 "aabab"

- 贪婪匹配结果："aabab"
- 匹配过程： Σ^* 首先匹配到字符串末尾，然后回溯直到找到最后一个 b

2.3.2 勉强型量词匹配

勉强型量词匹配（也称为懒惰匹配或最小匹配）与贪婪匹配相反，它会尽可能少地匹配字符，只有在后续模式需要时才会增加匹配的字符数量。

特点：

- 最小长度匹配：优先尝试匹配尽可能少的字符
- 渐进扩展：当后续匹配失败时，逐步增加匹配范围
- 显式指定：需要通过特定语法明确指定

示例：对于模式 $a\Sigma^*b$ 和字符串 "aabab"

- 勉强匹配结果："aab"
- 匹配过程： Σ^* 在遇到第一个 b 时就停止匹配

2.3.3 占有型量词匹配

占有型量词匹配类似于贪婪匹配，但一旦匹配成功就不会进行回溯，即使后续模式匹配失败也不会释放已匹配的字符。

特点：

- 无回溯匹配：匹配成功后不会释放已占有的字符
- 性能优化：避免回溯过程，提高匹配效率
- 严格匹配：一旦匹配失败就立即返回失败结果

示例：对于模式 $a\Sigma^*b$ 和字符串 "aabab"

- 占有匹配结果：匹配失败
- 匹配过程： Σ^* 匹配所有剩余字符，不释放给后面的 b 匹配

2.3.4 三种匹配规则对比

特性	贪婪匹配	勉强匹配	占有匹配
匹配原则	尽可能多	尽可能少	尽可能多（不回溯）
回溯行为	有回溯	有回溯	无回溯
性能	中等	中等	较高
适用场景	默认情况	需要精确匹配	性能敏感场景

这三种匹配规则为正则表达式提供了灵活的匹配策略，可以根据具体需求选择合适的匹配方式，在匹配精度和性能之间取得平衡。但是在拟态语言中，为了安全性和效率，我们通常只使用 NFA 的特例配上占有匹配。

2.4 转义字符

2.4.1 转义字符的基本概念

转义字符是一种特殊的字符序列，用于表示那些在正则表达式中具有特殊含义的字符的字面值，或者表示不可见的控制字符。转义字符通常以反斜杠 (\) 开头，后跟一个或多个字符。

2.4.2 反斜杠的转义规则

反斜杠在正则表达式中具有双重作用：

- **消除元字符的特殊含义**：当反斜杠置于元字符之前时，会取消其特殊含义，使其作为普通字符匹配
- **赋予普通字符特殊含义**：当反斜杠置于某些普通字符之前时，会赋予其特殊的匹配功能

示例：

- \. 匹配字面意义的点号（取消.的通配含义）
- \n 匹配换行符（赋予n特殊含义）

2.4.3 ASCII 码中的转义字符

以下是正则表达式中常用的 ASCII 转义字符：

转义序列	ASCII 值	含义
\a	0x07	响铃符 (BEL)
\b	0x08	退格符 (BS)
\t	0x09	水平制表符 (TAB)
\n	0x0A	换行符 (LF)
\v	0x0B	垂直制表符 (VT)
\f	0x0C	换页符 (FF)
\r	0x0D	回车符 (CR)
\e	0x1B	转义符 (ESC)
\0	0x00	空字符 (NUL)

2.4.4 八进制和十六进制转义

除了预定义的转义序列外，还可以使用数值转义：

- **八进制转义**：\ddd（1-3 位八进制数字）

- **十六进制转义：**`\xhh`（2 位十六进制数字）或`\x{hhhh}`（1-4 位十六进制数字）

示例：

- `\101` 匹配字符'A'（八进制 65）
- `\x41` 匹配字符'A'（十六进制 41）

在拟态语言的正则表达式中，默认不使用八进制和十六进制转义。

2.4.5 无法转义字符的处理

当反斜杠后接的字符不属于任何预定义的转义序列，且该字符本身也不具有特殊含义时，反斜杠将被忽略，后面的字符将按原义进行匹配。

示例：

- `\a` 匹配响铃符（有效转义）
- `\q` 匹配字符`q`（无效转义，按原义处理）
- `\@` 匹配字符`@`（非元字符，按原义处理）

这种设计确保了向后兼容性，即使未来引入新的转义序列，现有的模式也不会被破坏。在实际使用中，建议只对具有特殊含义的字符进行转义，以避免混淆。

2.5 表达式中的字符标记

首先，对正则表达式 R 中的每个字面字符出现进行标记，使每个出现具有唯一的位置索引。假设正则表达式 R 由字母表 Σ 中的字符、特殊字符（如操作符 `|`, `*` 等）和空表达式 ε 组成。我们只关注字面字符（非特殊字符）的出现。

定义 P 为 R 中所有字面字符出现的集合。每个出现 $p \in P$ 具有：

- 字符 $c(p) \in \Sigma$ （即该位置对应的字面字符）。
- 唯一位置索引 $i(p)$ （默认从左到右按顺序编号）。

例如，对于正则表达式 $R = "aa*b"$ ，字面字符出现为：位置 1 的'a'、位置 2 的'a'、位置 3 的'b'、'*' 由于是特殊字符（闭包运算）不计入其中。因此， $P = \{p_1, p_2, p_3\}$ ，其中 $c(p_1) = 'a', c(p_2) = 'a', c(p_3) = 'b'$ 。

注意，对于反斜杠与其紧接字符形成的转义或原义组合，将其视为一个字面字符。反运算紧接一个普通的字面字符，将其视为一个反字面字符，是字面字符的一种特例。

2.6 状态节点

基于标记的字符出现，定义状态节点集合 Q 。每个状态节点对应一个字符出现或用于控制流程（如开始状态）。状态节点有唯一 ID 和类型。

- 令 $Q = \{q_p \mid p \in P\} \cup \{q_0\}$ ，其中 q_0 是开始状态。
- 每个状态节点 q_p （对于 $p \in P$ ）有三个成员：
 - 转移字符：即 $c(p)$ ，表示进入该状态时需要匹配的字符。
 - 状态类型：例如普通字符匹配，用于非反字符 $c(p)$ 。任意字符匹配。空转移，用于 ε 转移的状态。反字符匹配，用于反字符 $c(p)$ 。
 - 连接的其他状态节点引用：即从该状态出发的转移目标列表。
- 状态节点 q_0 是开始状态，没有转移字符（空转移）。

2.7 构建规则

接下来我们需要将正则表达式字面量构建成 NFA，我们需要定义一些构建规则，以指导构建的过程。

首先，对于 $q_1, q_2 \in Q$ ，如果 $i(q_1) + 1 = i(q_2)$ ，则 $\exists \delta(q_1, c(q_2)) = q_2$ 。

对于 $q_1, q_2, q_3 \in Q$ ，如果 $i(q_1) + 1 = i(q_2)$, $i(q_2) + 1 = i(q_3)$ ，且 $\delta(q_1, \varepsilon) = q_2$ ，则 $\exists \delta(q_1, c(q_3)) = q_3$ 。

对于或运算 $R_1 | R_2 | \dots | R_n$ ，定义以下构建规则：

状态定义：

- 设 $q_{start}^{R_i}$ 为分支 R_i 的起始状态
- 设 $q_{end}^{R_i}$ 为分支 R_i 的结束状态
- 设 Q^{or} 为进入或运算 R 的所有前驱状态的集合
- 设 Q_f^{or} 为或运算 R 的所有后继状态的集合
- 接下来默认小写变量为字符，大写变量为字符串。
- 对于表达式 $R = aA$ ，且 a 对应的状态为 q_a ，则 $q_{start}^R = q_a$
- 对于表达式 $R = Aa$ ，且 a 对应的状态为 q_a ， $q_{end}^R = q_a$
- 对于表达式 $R = aA|bB|\dots|nN$ ，且 a, b, \dots, n 对应的状态为 q_a, q_b, \dots, q_n ， $q_{start}^R \in \{q_a, q_b, \dots, q_n\}$
- 对于表达式 $R = Aa|Bb|\dots|Nn$ ，且 a, b, \dots, n 对应的状态为 q_a, q_b, \dots, q_n ， $q_{end}^R \in \{q_a, q_b, \dots, q_n\}$

起始状态集合确定：

- 如果 R 是顶层表达式，则 $Q^{or} = \{q_0\}$ ，其中 q_0 是整个 NFA 的起始状态
- 如果 R 出现在连接运算 $P \cdot R$ 中，则 $Q^{or} = \{q_{end}^P\}$
- 如果 R 出现在或运算 $(\dots | R | \dots)$ 中，则 Q^{or} 为该或运算的前驱状态集合

结束状态集合确定：

- 如果 R 是顶层表达式，则 Q_f^{or} 是 NFA 的结束状态
- 如果 R 出现在连接运算 $R \cdot S$ 中，则 $Q_f^{or} = \{q_{start}^S\}$
- 如果 R 出现在或运算 $(\dots | R | \dots)$ 中，则 Q_f^{or} 为该或运算的后继状态集合

转移函数定义：

$$\begin{aligned} \forall i \in \{1, 2, \dots, n\}, \forall q^{or} \in Q^{or}, \exists \delta(q^{or}, c(q_{start}^{R_i})) &= q_{start}^{R_i} \\ \forall i \in \{1, 2, \dots, n\}, \forall q_f^{or} \in Q_f^{or}, \exists \delta(q_{end}^{R_i}, c(q_f^{or})) &= q_f^{or} \end{aligned}$$