



جمع و تفریق اعداد مکمل ۲

طراحی واحد منطق و حساب

Arithmetic logic unit (ALU) design

© تمامی اطلاعات موجود در این سند متعلق به دانشگاه صنعتی امیرکبیر بوده و حقوق قانونی آن محفوظ است.



جمع و تفریق اعداد مکمل ۲



جمع و تفریق اعداد مکمل ۲

دقت شود که اعداد ورودی در این حالت میتونن هم مثبت و هم منفی بشن. فقط شرط سرریز شدن در اینجا متفاوت و ملاک سرریز شدن با اعداد بی علامت یکسان نیست.

ثابت می شود که:

- همه جمع کننده های بی علامت، می توانند اعداد مکمل ۲ را نیز جمع بزنند. (اثبات کنید)
- شرط سرریز شدن فرق خواهد داشت.

- فقط تفریق کننده مکمل گیر بی علامت، می تواند اعداد مکمل ۲ را تفریق کنند. (اثبات کنید)
- شرط سرریز شدن فرق خواهد داشت.



شرایط سرریز شدن (پاسخ غلط) در محاسبات جمع دو عدد مکمل ۲

اینجا دیگه کاری به کری نداریم .

◀ هنگام جمع دو عدد مکمل ۲

$$A'_{n-1} \cdot B'_{n-1} \cdot S_{n-1} + A_{n-1} \cdot B_{n-1} \cdot S'_{n-1} = 1$$

چون جواب در n بیت در این حالات غلطه.

- (مثبت با مثبت بشود منفی) یا (منفی با منفی بشود مثبت)
- (رقم نقلی به ستون آخر منتقل شود و مصرف شود) یا (رقم نقلی به ستون آخر منتقل نشود ولی تولید شود)

○ هر دو شرط بالا هم ارز هستند (قابل اثبات است)

$$C_{n-1} \oplus C_{n-2} = 1$$

◀ مثال: مشخص کنید در فضای ۴-بیتی، کدام سرریز می شود و کدام سرریز نمی شود؟

+5

0101	
0011	+

+3

1000

میشه

-5

1011	
1101	+

-3

1 1000

نمیشه

0101 Text

0101	
0011	+

میشه

-2

1110	
1101	+

-3

1 1011

نمیشه



شرایط سرریز شدن (پاسخ غلط) در محاسبات **تفریق** دو عدد **مکمل ۲**

عمل تفریق با استفاده از جمع **$A + B' + 1$** بدست می‌آید، لذا این محاسبات جمع نباید سرریز شود.

پاسخ در دفتر

مثال: مشخص کنید در فضای ۴-بیتی، کدام سرریز می‌شود و کدام سرریز نمی‌شود؟

$$\begin{array}{r} 0101 \\ 0011 - \\ \hline \end{array}$$

$$\begin{array}{r} 1011 \\ 1101 - \\ \hline \end{array}$$

$$\begin{array}{r} 0101 \\ 0011 - \\ \hline \end{array}$$

$$\begin{array}{r} 1110 \\ 1101 - \\ \hline \end{array}$$



جمع بندی سرریز شدن جمع و تفریق در بی علامت و باعلامت

تفریق	جمع	سرریز شدن
Borrow = 1	Carry = 1	بی علامت
<p>با تغییر کوچک شبه جمع</p> <p>تفریق رو به جمع تبدیل می کنیم ، چنانچه جمع سرریز بشه تفریق هم سرریز میشه.</p>	$C_{n-1} \otimes C_{n-2} = 1$ $\bar{A}_{n-1} \cdot \bar{B}_{n-1} \cdot F_{n-1} + A_{n-1} \cdot B_{n-1} \cdot \bar{F}_{n-1}$	<p>باعلامت</p> <p>مکمل ۲</p>



نکته و سوال در پردازنده‌های امروزی x86

مهم

در پردازنده‌های امروزی، به دلیل یکسان بودن سخت‌افزارهای جمع و تفریق، هر دو نوع بی‌علامت و مکمل ۲ پیاده‌سازی می‌شوند.

با توجه به پرچم‌های **Z, S, P, O, C** در **ALU** به سوالات زیر پاسخ دهید:

علامت نتیجه، S_n-1

صفر بودن نتیجه (zero)

overflow

carry

(1) پرچم سرریز **O** بر اساس منطق بی‌علامت ساخته می‌شود یا باعلامت؟ چرا؟ بر اساس بی‌علامت ساخته می‌شود. توضیح در دفتر.

اگر بر اساس بی‌علامت باشد باید به carry دقت کنیم و اگر با علامت باشد، به $++=$ و $--=$ یا $cn-1$

(2) هر یک از پرچم‌ها چگونه ساخته می‌شود؟



چرا کاربران در زبان‌های برنامه‌نویسی به سرریز شدن توجه ندارند؟

```
int a, b, c;
...
main ()
{
    ...
    a = b + c;
    if (overflow) exit(0)
    ....
}
```

```
a DW ?
b DW ?
c DW ?

...
SEGMENT CODE ...
    ...
    ADD a, b, c ;a=b+c
    JO finish
    ....
finish:
END SEGMENT
```

```
uint a, b, c;
...
main ()
{
    ...
    a = b + c;
    if (overflow) exit(0)
    ....
}
```

```
a DW ?
b DW ?
c DW ?

...
SEGMENT CODE ...
    ...
    ADD a, b, c ;a=b+c
    JC finish
    ....
finish:
END SEGMENT
```

DW (define word) yani ye word barash dar nazar begire , va ? yani jash ye meghdare avalie bezar (harchi) .



سوال؟

