

### پروژهی پایانی درس مدارهای منطقی سامانهی مدیریت خانهی هوشمند







سامانهی مدیریت خانهی هوشمند

#### مقدمه

دنیای دیجیتال امروز خدماتی را برای مردم فراهم کرده که زندگی را آسانتر و ایمنتر ساخته است. امکاناتی که سیستمهای دیجیتال در اختیار کاربران قرار می دهند علیرغم تعدد و تنوع، می توانند روزانه زندگی فردی و جمعی را مدیریت کرده و از مشکلاتی که از بی دقتی ما انسانها نشأت می گیرد جلوگیری کنند. این سامانهها از هوشمندی نسبی برخوردار هستند. یکی از این امکانات، سامانه مدیریت خانه هوشمند است. خانههای هوشمند مانند سایر موارد مرتبط با تکنولوژی، به سرعت در حال توسعه و گسترش هستند. با ظهور اینترنت چیزها که هدف آن مرتبط کردن تمام دستگاهها با شبکه جهانی اینترنت است، خانههای هوشمند به عنوان یکی از اجزای مهم این تکنولوژی مطرح شده است.

با توجه به این که ما انسانها بیش از ۹۰ درصد زمان خود را در ساختمانها سپری می کنیم و همچنین بیش از ۴۰ درصد مصرف انرژی در بیشتر کشورها در ساختمانها مصرف می شود، در بیشتر جوامع توسعه یافته و در حال توسعه ساختمان هوشمند بسیار مورد توجه واقع شده است. ساختمان هوشمند با زیر شاخههایی نظیر خانه هوشمند، دفتر کار هوشمند، هتل هوشمند، بیمارستان هوشمند و ... شناخته می شود. در تمام این موارد، هدف اصلی از هوشمندسازی، پیاده سازی مواردی مانند روشنایی هوشمند، سیستم سرمایش و گرمایش هوشمند، پرده و کرکره هوشمند، سیستم حفاظتی هوشمند، سیستم چندرسانه ای هوشمند و سایر موارد از این دست می باشد.

### شرح کلی سامانه

پروژهی پایانی درس مدارهای منطقی، طراحی یک سیستم مدیریت خانهی هوشمند است که از کاربر، حسگرها و وسایل هوشمند دادههای مختلفی را دریافت کرده و با تحلیل و بررسی آنها، وضعیت ابزارهای مختلف را مشخص می کند و یا هشدارهایی تولید می کند. هدف از این پروژه آشنایی دانشجویان با طراحی یک سامانه نهفته بی درنگ است.

در این سامانه دمای اتاق، میزان روشنایی و رمز ورود به سامانه قابل پیکربندی است. مجموعهای از ورودیهای فرضی مانند حسگر دما، احتراق و گاز منواکسید کربن وجود دارد که دادهی ورودی را به سامانهی پردازش و کنترل ارسال می کند و هشدار مناسبی داده میشود. با توجه به دمای ورودی از حسگر و دمای تعیینشده، سامانه سرمایشی –گرمایشی روشن شده و برای مدتزمان مناسبی با شدت مناسبی روشن میماند. با توجه به روز یا شب بودن و میزان روشنایی پیکربندیشده، میزان بسته یا باز بودن کرکره یا تعداد لامپ روشن مشخص می گردد.

<sup>&</sup>lt;sup>1</sup> Smart Home Management System

<sup>&</sup>lt;sup>2</sup> Internet of Things

<sup>&</sup>lt;sup>3</sup> Real-time Embedded System



#### سامانهی مدیریت خانهی هوشمند



نيمسال اول ۱۴۰۰–۱۳۹۹

برای پیادهسازی پروژه، <mark>دو</mark> فاز در نظر گرفته شده است. در فاز اول مدارهای مورد نیاز برای بخشهای مختلف به طور مستقل طراحی خواهد شد. در فاز نهایی با توجه به کارکرد سامانه، بخشهای طراحیشده در فاز اول با یکدیگر ترکیب شده و یک ماشین حالت جهت کنترل توأم آنها و ایجاد هشدار یا پیکربندی وسایل طراحی خواهد شد.

#### فاز اول: طراحی واحدهای پردازشی

در فاز اول پروژه بخش پردازشیِ امکاناتی که در سامانهی خانهی هوشمند وجود دارد طراحی می شود. در این فاز، بخشهای مختلف به صورت مستقل از هم طراحی می شوند. این بخش از پروژه از پنج بخش (۳ بخش اجباری و ۲ بخش اختیاری) جهت راهاندازی حسگرها و ماژولها تشکیل شده است.

#### ماژول ۱: حسگر دما (تبدیل ولتاژ به دما)

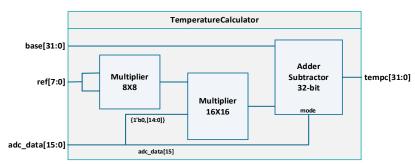
فرض کنید در خانهی هوشمند یک ماژول دماسنج وجود دارد. ارتباط با دماسنج از طریق مبدل آنالوگ به دیجیتال انجام میگیرد. در این سامانه ابتدا دمای محیط به وسیلهی دماسنج دیجیتالی به مقدار ولتاژ مناسب تبدیل میشود. سپس ولتاژ که یک کمیت پیوسته و آنالوگ است، با استفاده مبدل آنالوگ به دیجیتال به دادهی دیجیتال تبدیل میشود. دادهی بهدستآمده یک دادهی خام بوده و لزوماً برابر با مقدار دمای محیط نیست و باید به دادهی مناسبی تبدیل شود.

از رابطهی ۱ جهت تبدیل دادهی خام (خروجی مبدل آنالوگ به دیجیتال) به دادهی مورد انتظار (دمای محیط) استفاده میشود.

$$temp_c = base + \left| \frac{(ref^2 \times adc\_data)}{64} \right|$$
 ۱ رابطهی

- خروجی  $temp_c$  دمای محیط برحسب سلسیوس است و عددی au بیتی با نمایش مکمل au است.
- ullet ورودی ref ولتاژ کاری ماژول است که توسط سیستم تعیین میشود و عددی ۸ بیتی در مبنای مکمل ۲ است
- ورودی base ضریب محیطی برای حسگر است که توسط کارخانه تنظیم میشود و  $^{"}$  بیتی در مبنای مکمل  $^{"}$  است.
  - ورودی adc\_data خروجی مبدل آنالوگ به دیجیتال است و عددی ۱۶ بیتی با نمایش مقدار -علامت است.

شکل ۱ نحوهی پیادهسازی این عملیات را نشان می دهد.



شکل ۱: سامانه حسگر دما

#### ماژول ۲: حسگر گاز و دود (تشخیصدهندهی دنباله بیتی)

مدار تشخیص گاز و دود دارای یک ورودی تک بیتی (din) و یک کلاک (clk) است و با توجه به دنبالهی بیتی مشاهده شده، یک خروجی سه بیتی (gas\_mode) تولید می کند که هر بیت در صورتی برابر یک می شود که غلظت گاز مربوطه از حد آستانه بیشتر باشد. جدول ۱ دنبالهی بیتی مورد نظر برای غلظت غیرمجاز هر گاز را نشان می دهد. بدیهی است که ممکن است چند گاز مختلف به صورت همزمان از حد آستانه بیشتر باشند. جهت طراحی از هر نوع ماشین حالتی می توان استفاده کرد. ابتدا ماشین حالت مدار را رسم نموده و سیس کد وریلاگ متناظر آن را توصیف نمایید.



#### سامانهی مدیریت خانهی هوشمند



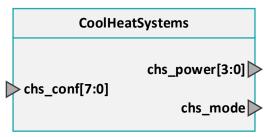


جدول ۱: دنبالهی بیتی و خروجی متناظر

نوع گاز	خروجي	دنبالهي بيتي مربوطه
متان	001	1011101010
کربن مونو اکسید	010	101010010011
کربن دی اکسید	100	100100100

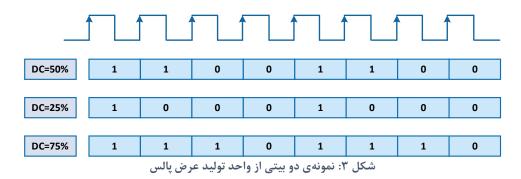
ماژول ۳: سامانه سرمایش و گرمایشی (تولید یالس عرض )

سامانه ی سرمایشی و گرمایشی در دو بخش پیکربندی می شود. درجه ی تولید گرما یا سرما به وسیله ی یک عدد  $\Lambda$  بیتی (chs\_mode = 0) مشخص می شود. اگر تعداد بیتهای یک در این عدد  $\Lambda$  بیتی عددی زوج باشد بخش کولر (chs\_mode = 0) و در صورتی که عددی فرد باشد بخش گرم کننده (chs\_mode = 1) روشن می شود. تعداد یکها نیز قدرت آن (chs\_power) را مشخص می کند . به عنوان مثال اگر ورودی عدد 00101001 باشد، بخش تولید کننده گرما با قدرت  $\Upsilon$  روشن می شود. شکل  $\Upsilon$  نحوه ی پیاده سازی این عملیات را نشان می دهد.



شکل ۲: سیستم تولیدکننده سرما و گرما

در بخش مشخص کردن سرعت فن سامانه از چرخه ی کار استفاده می شود. در این سیستم جهت ایجاد سرعتهای مختلف، در خروجی مدار به طور متناوب اعداد یک یا صفر ارسال می شوند، به این صورت که برای یک بازه ی مشخص (تعداد کلاک مشخص) تعدادی یک ارسال کرده و در مابقی بازه به طور مکرر صفر ارسال می کند. تعداد یکهای ارسالی به صورت درصد بیان شده و چرخه ی کار  $^7$  نامیده می شود. به عنوان مثال، اگر طول دوره تناوب برابر ۱۲۸ باشد (۱۲۸ کلاک) آنگاه چرخه ی کار  $^{6}$  درصد به این معناست که در  $^{7}$  کلاک اول عدد یک به خروجی فرستاده شود و در  $^{6}$  کلاک بعدی عدد صفر ارسال شود. چرخه ی کار  $^{7}$  درصد  $^{7}$  نیز به این معناست که در  $^{7}$  کلاک اول عدد یک به خروجی فرستاده شود و در  $^{6}$  کلاک بعدی عدد صفر ارسال شود. ورودی این بخش یک معناست که در  $^{7}$  کلاک اول عدد یک به خروجی فرستاده شود و در  $^{6}$  کلاک بعدی عدد صفر ارسال شود. ورودی این بخش یک عدد  $^{7}$  بیتی (pwd\_data) است. شکل  $^{7}$  نمونه ی عده بیتی از این سیستم را نشان می دهد.



<sup>4</sup> Duty Cycle

-



#### سامانهی مدیریت خانهی هوشمند



نيمسال اول ١۴٠٠–١٣٩٩

#### ماژول ۴: سامانه روشنایی (مدیریت چراغ و کرکره) (اختیاری)

در این سامانه با توجه به ساعات شبانه روز روشنایی خانه پیکربندی می شود. در هنگام شب برای روشن کردن اتاق ها از چراغ و در هنگام روز از نور آفتاب (با باز کردن مقداری از کرکره) استفاده می شود. در جدول ۲ تعداد لامپهای روشن و میزان باز بودن کرکره پنجره مشخص شده است. میزان باز بودن کرکره با یک عدد چهار بیتی (خروجی wshade) مشخص می گردد. تعداد لامپها ۱۶ عدد است که توسط یک عدد چهار بیتی به یک دیکدر ۴ به است که توسط یک عدد چهار بیتی (user\_light) تعداد لامپهای روشن مشخص می شود. این داده ی چهار بیتی به یک دیکدر ۴ به ۱۶ خاص منظوره داده می شود تا روشن یا خاموش بودن هر لامپ را مشخص کند. در این دیکدر، داده های خروجی مینترمهایی که از عدد ورودی کوچکتر هستند یک و مابقی مینترمها صفر می شود. به عنوان مثال، اگر ورودی (تعداد لامپهای روشن) برابر ۶ باشد، خروجی های ۱۶ برابر یک و خروجی های ۱۶ الی ۱۵ برابر صفر می شود.

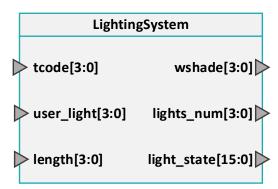
برای هر بازهی ساعتی یک کد چهار بیتی با نام (tcode) در نظر گرفته شده است که در جدول ۲ نیز قابل مشاهده است.

شکل ۴ ورودی ها و خروجی های مدار کلی را مشخص می کند.

جدول ۲: تعداد لامپهای روشن و میزان باز بودن کرکره

بازهی ساعتی	کد	درصد باز بودن کرکره	تعداد لامپهای روشن
۷:۰۰ الی ۱۱:۰۰	0001	/.\··	•
۱۱:۰۰ الی ۱۵:۰۰	0010	7.ΥΔ	•
۱۵:۰۰ الی ۱۸:۰۰	0100		نسبت مساحت به محيط اتاق*
۱۸:۰۰ الی ۲۳:۰۰	1000	7∕.•	
بقیه موارد	0000	·/.•	•

<sup>\*</sup> اتاقها مربعی شکل هستند و طول اتاق با یک عدد چهار بیتی (length) مشخص میشود.



شکل ۴: نمونهی دو بیتی از واحد تولید عرض پالس

#### ماژول ۵: رقص نور اتاق کودک (اختیاری)

برای اتاق کودک یک چراغنما قرار داده شده است که به طور تصادفی رنگهای متفاوتی را نشان می دهد. جهت روشن کردن تصادفی چراغها از واحد  $CRC^5$  استفاده شده است. شکل ۵ ساختار داخلی این سیستم را نشان می دهد. ابتدا یک عدد در ثباتها از طریق تنظیمات کاربر قرار داده می شود. سپس در هر کلاک یک داده ۸ بیتی جدید تولید می شود. عملیات  $\bigoplus$  معادل xor است.

-

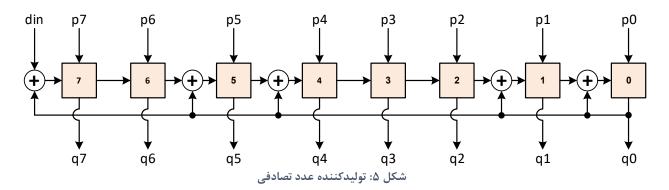
<sup>&</sup>lt;sup>5</sup> Cyclic Redundancy Check

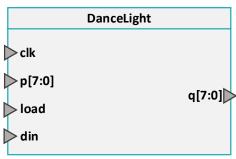


### سامانهی مدیریت خانهی هوشمند



نيمسال اول ۱۴۰۰–۱۳۹۹





شكل ۶: شماتيك توليدكننده عدد تصادفي

### فاز دوم: پیکربندی و واحد کنترل

در فاز دوم (نهایی پروژه) یک واحد حافظه جهت ذخیرهی دادههای پیکربندی توسط کاربر طراحی میشود. در این بخش یک واحد کنترل جهت بررسی درستی رمز عبور نیز قرار داده میشود.

#### ماژول ۶: واحد حافظه

یک ثبات عریض است که هر بخش از آن مربوط به تنظیمات یک ماژول است. جدول ۳ جزئیات آن را نشان می دهد.

جدول ۳: تعداد لامپهای روشن و میزان باز بودن کرکره

شماره بیتها	ماژول	نام ورودی در ماژول	شرح	
mem [7:0]	١	ref	ولتاژ کاری حسگر دما	
mem [15:8]	٣	chs_conf		
mem [19:16]	۴	user_light	تعداد لامپ روشن یا میزان باز بودن کرکره	
mem [23:20]	۴	length	طول یک ضلع اتاق مربعی	
mem [31:24]	۵	p	مقدار اولیه ثبات در مدار رقص نور	
mem [32]	۵	din	مقدار داده در مدار رقص نور	
mem [34:33]	γ	userpass	رمز ورود سيستم	

در نظر داشته باشید که در یک حافظه باید کل دادهی ورودی همزمان عوض شود. لذا باید روشی در نظر بگیرید که فقط بخش مورد نظر را تغییر دهید.



#### سامانهی مدیریت خانهی هوشمند





#### ماژول ۷: واحد پیکربندی و رمز عبور

در این واحد ابتدا رمز عبور بررسی میشود و در صورت درستی آن، محتوای حافظه تغییر داده میشود.

سامانه در ابتدا در حالت «بیکار» قرار دارد (حالت A). کاربر باید ابتدا با فعال کردن ورودی request، سامانه را وارد حالت «فعال» نماید (حالت B). سپس سامانه منتظر میماند تا کاربر رمز عبور دو بیتی را وارد کرده و دکمه ی تأیید (confirm) را فشار دهد. درصورتی که رمز عبور درست باشد، سامانه وارد حالت «درخواست» میشود (حالت C) و درغیر اینصورت، سامانه به حالت «تله» (حالت E) میرود.

اگر سامانه وارد حالت «درخواست» شود، منتظر میماند تا کاربر یک داده ۳۵ بیتی را وارد نموده و دکمه ی confirm را انتخاب کند تا در لبه ی فعال ساعت بعدی، سامانه اطلاعات را در ثباتهای مربوطه ذخیره کند (حالت D). در تمام این مراحل اگر کاربر ورودی request را صفر کند، سامانه بلافاصله به حالت «بیکار» میرود.

### آزمون محك خودكار

برای بررسی درستی عملکرد هر یک از مدارها یک فایل محیط آزمون<sup>۶</sup> قرار داده شده است. خروجی مورد انتظار نیز برای آن ماژول در قالب فایل در اختیار شما قرار داده می شود. برای فاز نهایی و تست همه جانبه یک فایل محیط آزمونی در اختیار مدرسین قرار دارد تا درستی پیاده سازی را بررسی نمایند.

سامانه دارای یک کلاک بوده و برای همهی مدارهای ترتیبی یکسان است.

### قالب کد پروژه

همانند آزمایشها، برای پروژه کد قالب در صفحه گیتهاب درس قرار داده شده است. به دلیل تست خودکار، دانشجویان موظف هستند از آن استفاده نمایند و به هیچ وجه نام فایل، نام ماژول و نام پورتها را تغییر ندهند. (لینک)

### نحوهی انجام و تحویل پروژه

از مسیر گیتهاب درس فایلهای قالب پروژه قرار داده شده است. علاوهبر آن فایل فشردهای با نام SmartHomeSystem.zip در اختیارتان قرار داده شده است. این فایل در واقع یک پروژه در محیط Xilinx ISE Design Suite است که فایلهای توصیف وریلاگ نیز به آن اضافه شده است. نام ماژولهای اصلی و ورودی ـ خروجی در داخل فایل نوشته شده است. نام ماژول و ورودی ـ خروجی را تغییر ندهید. کدهای خود را در محل مشخص شده بنویسید. اگر نیاز دارید ماژول جدیدی طراحی نمایید، پس از ماژول اصلی یک ماژول را توصیف نمایید. یک فایل وریلاگ با نام user.v نیز قرار داده شده است. میتوانید مدارهایی که بهطور مشترک در بخشهای متفاوتی استفاده میشود (مانند دیکدر، مالتیپلکسر، فلیپفلاپ و ...) را در آن بنویسید.

کدها باید سنتزپذیر باشند و در نرمافزار Xilinx ISE Design Suite خطا (Error) نداشته باشید ولی برای برخی از ماژولها هشدار (Warning) قابل قبول است. جهت تصدیق درستی کارکرد هر ماژول یک فایل محیط آزمون قرار داده شده است. خروجی متناظر با آن نیز با همان نام و با پسوند out. قرار داده شده است. برای بررسی درستی و دیباگ از آن استفاده نمایید.

فایل شبیهسازی برای سه ابزار MentorGraphic ModelSim ،Xilinx ISE Design Suite و Icarus Verilog تست شده است و سازگار است.

\_

<sup>&</sup>lt;sup>6</sup> Testbench File



### پروژهی پایانی درس مدارهای منطقی سامانهی مدیریت خانهی هوشمند



نيمسال اول ۱۴۰۰–۱۳۹۹

#### زمانبندی پروژه

آخرین مهلت ارسال فاز اول پروژه به صورت الکترونیکی ساعت ۲۳:۵۹ پنج شنبه ۹ بهمن و آخرین مهلت ارسال کل پروژه به صورت الکترونیکی برای همه گروهها ساعت ۲۳:۵۹ جمعه ۱۷ بهمن خواهد بود. تحویل پروژه به مدرسین آزمایشگاه (پرسش و پاسخ) در طول روزهای شنبه ۱۸ بهمن و یکشنبه ۱۹ بهمن مطابق زمانبندی که مدرسین به دانشجویان گروه خود اعلام می کنند خواهند کرد . بدیهی است که جهت رعایت عدالت، دانشجویان باید همان نسخه ای از پروژه را در روزهای شنبه و یکشنبه تحویل دهند که در آخر وقت جمعه برای مدرسین ارسال کردند. بخشهای اختیاری در فاز نهایی ارسال شود. بنابراین برای فاز اول ماژولهای ۱ الی ۳ و برای فاز نهایی ماژولهای فاز ۱ الی ۷ ارسال شوند.

دانشجویان باید پروژه خود را طبق زمانبندیای که اعلام خواهد شد، به استاد آزمایشگاه خود تحویل دهند. امکان تحویل قبل از زمان مقررشده با موافقت و هماهنگی استاد آزمایشگاه امکانپذیر است.

### ارزیابی پروژه

ارزیابی از سه بخش اصلی تشکیل شده است.

- بخش اول ارزیابی از طریق شبیهسازی طرح است. فایل شبیهسازی کل در ادامه در اختیار شما قرار داده شده است.
- بخش دوم ارزیابی از طریق سنتزپذیر بودن کد است که توسط مدرسین بررسی خواهد شد و در هنگام تحویل شفاهی نیز باید آماده باشد.
- بخش سوم ارزیابی از طریق پرسش شفاهی (مجازی) است که هنگام تحویل پروژه باید به آنها پاسخ دهید. هر یک از اعضای گروه باید مستقلا بر کلیه مدارهای طراحی شده تسلط کامل داشته باشند و برای ماژولهایی که به طراحی نیاز دارند، مانند رسم جدول کارنو، رسم ماشین حالت و ... باید بر برروی کاغذ رسم نموده و هنگام ارائهی پروژه تحویل دهند.
- یک گزارش یک الی دو صفحهای از طراحی خود را آماده کنید و مواردی که فکر می کنید باید برای مدرسین آزمایشگاه بیان کنید را در آن بنویسید. نام و نام خانوادگی، شماره دانشجویی، نام استاد درس مدار منطقی و نام مدرس آزمایشگاه را نیز بنویسید.
- ماژولهای ۴ و ۵ اختیاری است که هر کدام ۲۰ درصد نمره اضافی دارد. در ادامه بارمبندی نمرات پروژه و آزمایشگاه درس آمده است.

درصد نمره	مورد	
1.	پیشگزارش	
۴۰	ارائهی مجازی و حضور در کلاس	

- ماژولها باید سنتزپذیر باشند. اگر مداری سنتزپذیر نباشد ولی کارکرد درستی داشته باشد ۵۰ درصد نمره آن لحاظ میشود.
  - فازهای اختیاری هر کدام ۲۰ درصد نمره اضافی دارند. نمره پروژه ۲.۵ نمره است و در واقع پروژه **یک نمره اضافی** دارد.
- در طول ارائه پرسشهای شفاهی از ابزار و کدهای نوشته شده و مفاهیم طراحی پرسیده میشود. درصورتی که دانشجو به بخشی از کدهای نوشتهشده یا ابزار تسلط کافی نداشته باشد، نمره صفر لحاظ خواهد شد



# پروژهی پایانی درس مدارهای منطقی سامانهی مدیریت خانهی هوشمند



نیمسال اول ۱۴۰۰–۱۳۹۹

# ریز نمرات پروژه پایانی

نمره (درصد)	اجزای مدار ترکیبی سامانه مدیریت خانه هوشمند			
	پیادهسازی مدار ضربکننده ۸ بیتی	A 1.61.		
10	پیادهسازی مدار ضربکننده ۱۶ بیتی	ماژول ۱ (حسگر دما)		
	پیادهسازی مدار جمع کننده-تفریق کننده ۳۲ بیتی	(3.2 )		
۱۵	پیادهسازی تشخیصدهندهها به طور مستقل	ماژول ۲		
١٣.	پیادەسازی تشخیصدهندهها همپوشان	(حسگر گاز و دود)		
۱۵	کارکرد درست مدار داخلی	ماژول ۳		
Ι , ω	کارکرد درست برای وظیفه کار متفاوت	(سامانه سرمایش و گرمایشی)		
	پیادهسازی بخش دیکدر	ec t it		
<b>Y+</b> +	ماژول ۴ پیادهسازی براساس جدول مربوطه بادی: سامانه دوشنایی)			
	کارکرد درست سیستم به طور جامع	(فاز اختیاری: سامانه روشنایی)		
<b>Y+</b> +	پیادهسازی مدار داخلی	ماژول ۵ (فاز اختیاری: رقص نور)		
, , ,	پیادهسازی تولیدکننده عدد تصادفی			
۱۵	کارکرد درست حافظه	ماژول ۶		
Ι	نوشتن و خواندن محتوای درست	(واحد حافظه)		
	پیادەسازی ماشین حالت	V tal		
۲٠	بررسی درستی رمز عبور به با استفاده از مقایسه کننده	ماژول ۷ (واحد کنترلی)		
	ذخيره اطلاعات درست	رو، عدد عددی		
	گزارش توابع و مدارهای طراحیشده	گزارش		
۲٠	پاسخ به پرسشهای شفاهی، تسلط به ابزار و کد نوشتهشده	تسلط و پرسش شفاهی		