

BÁO CÁO THỰC HÀNH

IT3280 – 156788 – THỰC HÀNH KIẾN TRÚC MÁY TÍNH

NỘI DUNG

Bài 11. Lập trình xử lý ngắt

Họ và tên	Nguyễn Minh Quân
Mã số sinh viên	20235816

Assignment 1

1. Yêu cầu

Assignment 1

Tạo project thực hiện Home Assignment 1. Cập nhật mã nguồn để chương trình có thể in ra mã của tất cả 16 nút bấm trên keypad.

```
# -----
#           col 0x1    col 0x2    col 0x4    col 0x8
# row 0x1      0         1         2         3
#           0x11      0x21      0x41      0x81
# row 0x2      4         5         6         7
#           0x12      0x22      0x42      0x82
# row 0x4      8         9         a         b
#           0x14      0x24      0x44      0x84
# row 0x8      c         d         e         f
#           0x18      0x28      0x48      0x88
# -----
# Command row number of hexadecimal keyboard (bit 0 to 3)
# Eg. assign 0x1, to get key button 0,1,2,3
#     assign 0x2, to get key button 4,5,6,7
# NOTE must reassign value for this address before reading,
# eventhough you only want to scan 1 row
.eqv IN_ADDRESS_HEX_KEYBOARD    0xFFFF0012

# Receive row and column of the key pressed, 0 if not key pressed
# Eg. equal 0x11, means that key button 0 pressed.
# Eg. equal 0x28, means that key button D pressed.
.eqv OUT_ADDRESS_HEX_KEYBOARD   0xFFFF0014
```

```

.text
main:
    li    t1, IN_ADDRESS_HEX_A_KEYBOARD
    li    t2, OUT_ADDRESS_HEX_A_KEYBOARD
    li    t3, 0x08          # check row 4 with key C, D, E, F

polling:
    sb    t3, 0(t1)         # must reassign expected row
    lb    a0, 0(t2)         # read scan code of key button
print:
    li    a7, 34            # print integer (hexa)
    ecall
sleep:
    li    a0, 100           # sleep 100ms
    li    a7, 32
    ecall
back_to_polling:
    j      polling         # continue polling

```

2. Thực hiện

a. Chạy chương trình ban đầu

* Chương trình

```

17 .eqv IN_ADDRESS_HEX_KEYBOARD 0xFFFF0012
18
19 # Receive row and column of the key pressed, 0 if not key pressed
20 # Eg. equal 0x11, means that key button 0 pressed.
21 # Eg. equal 0x28, means that key button D pressed.
22 .eqv OUT_ADDRESS_HEX_KEYBOARD 0xFFFF0014
23
24 .text
25 main:
26     li t1, IN_ADDRESS_HEX_KEYBOARD
27     li t2, OUT_ADDRESS_HEX_KEYBOARD
28     li t3, 0x08           # check row 4 with key C, D, E, F
29
30 polling:
31     sb t3, 0(t1)          # must reassign expected row
32     lb a0, 0(t2)          # read scan code of key button
33
34 print:
35     li a7, 34             # print integer (hex)
36     ecall
37
38 sleep:
39     li a0, 100            # sleep 100ms
40     li a7, 32
41     ecall
42
43 back_to_polling:
44     j polling             # continue polling

```

* Chương trình:

```

1  .eqv IN_ADDRESS_HEXA_KEYBOARD 0xFFFF0012
2  .eqv OUT_ADDRESS_HEXA_KEYBOARD 0xFFFF0014
3
4  .text
5  main:
6      li t1, IN_ADDRESS_HEXA_KEYBOARD # t1 = input address
7      li t2, OUT_ADDRESS_HEXA_KEYBOARD # t2 = output address
8
9  polling:
10     li t3, 0x1 # Bắt đầu từ hàng đầu tiên (row 0)
11
12  scan_rows:
13     sb t3, 0(t1) # gửi hàng cần quét
14     lb t4, 0(t2) # đọc mã nút bấm (0 nếu không có nút)
15
16     beqz t4, next_row # nếu không có nút thì quét hàng tiếp theo
17
18     # nếu có nút thì in ra mã
19     mv a0, t4
20     li a7, 34 # ecall 34: print integer (hexa)
21     ecall
22
23  next_row:
24     slli t3, t3, 1 # dịch trái t3 (0x1 -> 0x2 -> 0x4 -> 0x8)
25     li t5, 0x10 # sau 0x8 (dịch trái nữa thành 0x10)
26
27     blt t3, t5, scan_rows # nếu chưa hết 4 hàng, quay lại quét tiếp
28
29     # Sau khi quét xong 4 hàng, nghỉ 100ms rồi quét lại
30  sleep:
31     li a0, 100 # sleep 100ms
32     li a7, 32
33     ecall
34
35     j polling # lặp lại từ đầu

```

* Kết quả

Run I/O

0x0000000110x000000210x000000410x000000410xffffffff810x000000120x000000220x000000420xffffffff820x000000140x000000240x000000440xffffffff840xffffffff840x000000180x000000280x00000048

210x000000410x000000410xffffffff810x000000120x000000220x000000420xffffffff820x000000140x000000240x000000440xffffffff840xffffffff840x000000180x000000280x000000480xffffffff880xffffffff88

Assignment 2

1. Yêu cầu

Assignment 2

Tạo project để thực hiện và thử nghiệm Home Assignment 2. Chạy ở chế độ từng dòng lệnh, quan sát giá trị của các thanh ghi để hiểu cách chương trình hoạt động.

2. Thực hiện

a. Chương trình

```

1 .eqv IN_ADDRESS_HEXKEYBOARD 0xFFFF0012
2
3 .data
4 message: .asciz "Someone's pressed a button.\n"
5
6 # -----
7 # MAIN Procedure
8 # -----
9 .text
10 main:
11 # Load the interrupt service routine address to the UTVEC register
12 la    t0, handler
13 crrs  zero, utvec, t0
14
15 # Set the UEIE (User External Interrupt Enable) bit in UIE register
16 li    t1, 0x100
17 crrs  zero, uie, t1      # uie - ueie bit (bit 8)
18
19 # Set the UIE (User Interrupt Enable) bit in USTATUS register
20 crrsl  zero, ustatus, 1  # ustatus - enable uie (bit 0)
21
22 # Enable the interrupt of keypad of Digital Lab Sim
23 li    t1, IN_ADDRESS_HEXKEYBOARD
24 li    t3, 0x80           # bit 7 = 1 to enable interrupt
25 sb    t3, 0(t1)
26
27 # -----
28 # No-end loop, main program, to demo the effective of interrupt
29 # -----
30 loop:
31 nop
32 nop
33 nop
34 j loop
end_main:
# -----
# Interrupt service routine
# -----
handler:
# Saves the context
addi  sp, sp, -8
sw    a0, 0(sp)
sw    a7, 4(sp)
# Handles the interrupt
# Shows message in Run I/O
li    a7, 4
la    a0, message
ecall
# Restores the context
lw    a7, 4(sp)
lw    a0, 0(sp)
addi  sp, sp, 8
# Back to the main procedure
uret

```

ecall Issue a system call : Execute the system call specified by value in a7

Thanh ghi	Vị trí thay đổi	Ý nghĩa / Công dụng
t0	main	Nạp địa chỉ handler vào t0 để gán cho utvec
t1	main	Nạp các giá trị cấu hình enable interrupt (0x100) và địa chỉ bàn phím
t3	main	Nạp giá trị 0x80 để enable interrupt bàn phím
sp	handler	Lưu và khôi phục ngữ cảnh (dịch con trỏ stack)

a0	handler	Lưu giá trị cũ vào stack + nạp địa chỉ message để in ra
a7	handler	Lưu giá trị cũ vào stack + nạp số dịch vụ hệ thống ecall (dịch vụ in chuỗi)

Assignment 3

1. Yêu cầu

Assignment 3

Tạo project để thực hiện và thử nghiệm Home Assignment 3. Chạy ở chế độ từng dòng lệnh, quan sát giá trị của các thanh ghi để hiểu cách chương trình hoạt động. Cập nhật mã nguồn để chương trình có thể in ra mã của tất cả 16 nút bấm trên keypad.

2. Thực hiện

a. Chương trình

```
1  .eqv IN_ADDRESS_HEXKEYBOARD 0xFFFF0012
2  .eqv OUT_ADDRESS_HEXKEYBOARD 0xFFFF0014
3
4  .data
5      message: .asciz "Key scan code: "
6
7  # -----
8  # MAIN Procedure
9  # -----
10 .text
11 main:
12     # Load the interrupt service routine address to the UTVEC register
13     la    t0, handler
14     crrrs zero, utvec, t0
15
16     # Set the UIE (User External Interrupt Enable) bit in UIE register
17     li    t1, 0x100
18     crrrs zero, uie, t1    # uie - uie bit (bit 0)
19     # Set the UIE (User Interrupt Enable) bit in USTATUS register
20     crrrs zero, ustatus, 1 # ustatus - enable uie (bit 0)
21
22     # Enable the interrupt of keypad of Digital Lab Sim
23     li    t1, IN_ADDRESS_HEXKEYBOARD
24     li    t3, 0x80          # bit 7 = 1 to enable interrupt
25     sb    t3, 0(t1)
26
27     # Loop to print a sequence numbers
28     xor   a0, a0, a0        # count = a0 = 0
29 loop:
30     addi  a0, a0, 1         # count = count + 1
31
32 prn_seq:
33     addi  a7, zero, 1
34     add   a0, a0, zero      # Print auto sequence number
35     ecall
36     addi  a7, zero, 11
37     li    a0, '\n'         # Print EOL
38     ecall
39 sleep:
40     addi  a7, zero, 32
41     li    a0, 300          # Sleep 300 ms
42     ecall
43     j     loop
44
45 end_main:
46 # -----
47 # Interrupt service routine
48 # -----
49 handler:
50     # Saves the context
51     addi  sp, sp, -16
52     sw    a0, 0(sp)
53     sw    a7, 4(sp)
54     sw    t1, 8(sp)
55     sw    t2, 12(sp)
56
57 prn_msg:
58     addi  a7, zero, 4
59     la    a0, message
60     ecall
```

```

61 get_key_code:
62     li    t1, IN_ADDRESS_HEXA_KEYBOARD
63     li    t2, 0x8B      # Check row 4 and re-enable bit 7
64     sb    t2, 0(t1)     # Must reassign expected row
65     li    t1, OUT_ADDRESS_HEXA_KEYBOARD
66     lb    a0, 0(t1)
67
68 prn_key_code:
69     addi  a7, zero, 34
70     ecall
71     addi  a7, zero, 11
72     li    a0, '\n'      # Print EOL
73     ecall
74
75     # Restores the context
76     lw    t2, 12(sp)
77     lw    t1, 8(sp)
78     lw    a7, 4(sp)
79     lw    a0, 0(sp)
80     addi  sp, sp, 16
81
82     # Back to the main procedure
83     uret

```

b. Sự thay đổi các thanh ghi

- t0: lưu địa chỉ handler
- t1: địa chỉ thiết bị ngoại vi (IN/OUT bàn phím)
- t2: đọc giá trị dòng bàn phím
- a0: dữ liệu cần in (số, chuỗi, mã phím)
- a7: syscall code (ecall)
- s0: biến đếm số vòng lặp
- sp: thay đổi khi lưu/phục hồi context

c. In ra mã 16 nút trên keypad

```

1  .eqv IN_ADDRESS_HEXA_KEYBOARD 0xFFFF0012
2  .eqv OUT_ADDRESS_HEXA_KEYBOARD 0xFFFF0014
3
4  .data
5      message: .asciiz "Key scan code: "
6
7  # -----
8  # MAIN Procedure
9  # -----
10 .text
11 main:
12     # Load the interrupt service routine address to the UIVEC register
13     la    t0, handler
14     crrw  zero, utvec, t0
15
16     # Set the UEIE (User External Interrupt Enable) bit in UIE register
17     li    t1, 0x100
18     crrw  zero, uie, t1 # uie - uieie bit (bit 8)
19     # Set the UIE (User Interrupt Enable) bit in USTATUS register
20     li    t4,
21     crrw  zero, ustatus, t4 # ustatus - enable uie (bit 0)
22
23     # Enable the interrupt of keypad of Digital Lab Sim
24     li    t1, IN_ADDRESS_HEXA_KEYBOARD
25     li    t3, 0x80      # bit 7 = 1 to enable interrupt
26     sb    t3, 0(t1)
27
28     # Loop to print a sequence numbers
29     xor   a0, a0, a0     # count = a0 = 0
30 loop:
31     addi  a0, a0, 1      # count = count + 1
32
33 prn_seq:
34     addi  a7, zero, 1
35     addi  a0, a0, zero   # Print auto sequence number
36     ecall
37     addi  a7, zero, 11
38     li    a0, '\n'      # Print EOL
39     ecall
40
41 sleep:
42     addi  a7, zero, 32
43     li    a0, 300       # Sleep 300 ms
44     ecall
45     j     loop
46
47 end_main:
48
49 # -----
50 # Interrupt service routine
51 # -----
52 handler:
53     # Saves the context
54     addi  sp, sp, -16
55     sw    a0, 0(sp)
56     sw    a7, 4(sp)
57     sw    t1, 8(sp)
58     sw    t2, 12(sp)
59
60 prn_msg:
61     addi  a7, zero, 4
62     la    a0, message
63     ecall
64
65 get_key_code:
66     li    t1, IN_ADDRESS_HEXA_KEYBOARD
67     lb    t2, 0(t1)     # Read which row was activated
68

```

```

66 # Send back the row value to re-enable the interrupt
67 sb     t2, 0(t1)
68
69 # Now read the key value
70 li     t1, OUT_ADDRESS_HEXA_KEYBOARD
71 lb     a0, 0(t1) # a0 = key code (0x00 to 0x0F)
72
73 prn_key_code:
74 addi   a7, zero, 34 # print in hexa format
75 ecall
76 addi   a7, zero, 11
77 li     a0, '\n'
78 ecall
79
80 # Restore the context
81 lw     t2, 12(sp)
82 lw     t1, 8(sp)
83 lw     a7, 4(sp)
84 lw     a0, 0(sp)
85 addi   sp, sp, 16
86
87 # Back to the main procedure
88 uret
89

```

Assignment 4

1. Yêu cầu

Assignment 4

Tạo project để thực hiện và thử nghiệm Home Assignment 4. Chạy ở chế độ từng dòng lệnh, quan sát giá trị của các thanh ghi để hiểu cách chương trình hoạt động.

2. Thực hiện

a. Chương trình

```

1 #-----
2 # Define addresses
3 .equ IN_ADDRESS_HEXA_KEYBOARD 0xFFFFF012
4 .equ TIMER_NOM 0xFFFFF018
5 .equ TIMER_CMP 0xFFFFF020
6
7 .equ MASK_CAUSE_TIMER 4
8 .equ MASK_CAUSE_KEYPAD 8
9
10 .data
11 msg_keypad: .asciz "Someone has pressed a key!\n"
12 msg_timer: .asciz "Time interval\n"
13
14 #-----
15 # MAIN Procedure
16 .text
17 main:
18     la     t0, handler
19     crrc   zero, utvec, t0
20
21     li     t1, 0x10
22     crrc   zero, uie, t1 # uie - uieie bit (Bit 4) - timer interrupt
23     li     t1, 0x100
24     crrc   zero, uie, t1 # uie - uieie bit (Bit 8) - external interrupt
25     crrc   zero, ustatus, 1 # ustatus - enable UIE - global interrupt
26
27 # Enable interrupts you expect
28     li     t1, IN_ADDRESS_HEXA_KEYBOARD
29     li     t2, 0x80 # bit 7 = 1 to enable interrupt
30     sb     t2, 0(t1)
31
32 # Enable the timer interrupt
33     li     t1, TIMER_CMP
34     li     t2, 1000
35     sw     t2, 0(t1)
36
37 #-----
38 # No-end loop, main program, to demo the effective of interrupt
39 #
40 loop:
41     nop
42     nop
43     nop
44     j loop
45 end_main:
46
47 #-----
48 # Interrupt service routine
49 #
50 handler:
51 # Saves the context
52     addi   sp, sp, -16
53     sw     a0, 0(sp)
54     sw     a1, 4(sp)
55     sw     a2, 8(sp)
56     sw     a7, 12(sp)
57
58 # Handles the interrupt
59     crrc   a1, ucause
60     li     a2, 0x7FFFFFFF # Clear interrupt bit to get the value
61     and    a1, a1, a2
62
63     li     a2, MASK_CAUSE_TIMER
64     beq    a1, a2, timer_isr
65
66     li     a2, MASK_CAUSE_KEYPAD
67     beq    a1, a2, keypad_isr
68
69     j end_process
70

```



```

71 timer_isr:
72     li     a7, 4
73     la     a0, msg_timer
74     ecall
75
76     # Set CMP to time + 1000
77     li     a0, TIMER_NOM
78     lw     a1, 0(a0)
79     addi   a1, a1, 1000
80     li     a0, TIMER_CMP
81     sw     a1, 0(a0)
82     j     end_process
83
84 keypad_isr:
85     li     a7, 4
86     la     a0, msg_keypad
87     ecall
88     j     end_process
89
90 end_process:
91     # Restores the context
92     lw     a7, 12(sp)
93     lw     a2, 8(sp)
94     lw     a1, 4(sp)
95     lw     a0, 0(sp)
96     addi   sp, sp, 16
97     uret
98

```

b. Các giá trị thanh ghi và cách hoạt động

* Thay đổi thanh ghi

Thanh ghi	Vai trò trong bài	Khi thay đổi
utvec	Địa chỉ hàm ngắt	Được thiết lập lúc khởi động
uie	Cho phép ngắt timer + keypad	Được bật trong main
ustatus	Bật toàn bộ user interrupt	Được bật trong main
ucause	Xác định loại ngắt xảy ra	Đọc và phân tích trong handler
sp	Lưu phục hồi context	Giảm đi/lấy lại 16 bytes
a0 a1 a2 a7	Dùng tạm cho ecall và tính toán	Bị save/restore trong handler

* Cách hoạt động

☐ Khởi động chương trình:

- Cài đặt địa chỉ hàm ngắt (handler) vào thanh ghi utvec.
- Bật cho phép ngắt timer + bàn phím (uie, ustatus).
- Bật ngắt riêng cho bàn phím hexa và lập lịch timer lần đầu (CMP = 1000).

☐ Vào vòng lặp loop::

- Chương trình chính chỉ nop (không làm gì), chờ có ngắt xảy ra.

☐ Khi có ngắt (timer hoặc phím):

- CPU tự động nhảy vào handler.
- handler sẽ:
 - Lưu trạng thái thanh ghi (a0, a1, a2, a7).

- Đọc nguyên nhân ngắt từ ucause.
- Nếu:
 - Ngắt timer → in "Time interval", cộng thêm 1000 đơn vị vào timer.
 - Ngắt bàn phím → in "Someone has pressed a key!".
- Phục hồi trạng thái thanh ghi.
- Trở lại chương trình chính bằng uret.

Assignment 5

1. Yêu cầu

Assignment 5

Tạo project để thực hiện và thử nghiệm Home Assignment 5. Chạy ở chế độ từng dòng lệnh, quan sát giá trị của các thanh ghi để hiểu cách chương trình hoạt động.

2. Thực hiện

a. Chương trình

```

1 .data
2     message: .asciz "Exception occurred.\n"
3
4 .text
5 main:
6 try:
7     la    t0, catch
8     crrw zero, utvec, t0      # Set utvec to the handler address
9     crrwi zero, ustatus, 1    # Set interrupt enable bit in ustatus
10
11     lw    zero, 0            # Trigger trap for Load access fault
12
13 finally:
14     li    a7, 10             # Exit the program
15     ecall
16
17 catch:
18     # Show message
19     li    a7, 4
20     la    a0, message
21     ecall
22
23     # Since uepc contains address of the error instruction
24     # Need to load finally address to uepc
25     la    t0, finally
26     crrw zero, uepc, t0
27     uret
  
```

ecall Issue a system call : Execute the system call specified by value in a7

b. Các giá trị thanh ghi và cách hoạt động

* Thay đổi của các thanh ghi:

- t0: Dùng để lưu trữ địa chỉ của các nhãn (như catch, finally). Nó sẽ được thay đổi khi thiết lập ngoại lệ và khi thay đổi uepc.
- a0: Dùng để lưu trữ địa chỉ chuỗi thông báo ngoại lệ (message) khi gọi ecall để in thông báo.
- a7: Dùng để chỉ thị hệ thống gọi (syscall). Trong trường hợp này, nó sẽ được đặt thành 4 để gọi lệnh in chuỗi và 10 để gọi lệnh thoát.
- utvec: Lưu trữ địa chỉ của hàm xử lý ngoại lệ. Sau khi được thiết lập, nếu có ngoại lệ xảy ra, chương trình sẽ chuyển đến địa chỉ này.

- `ustatus`: Lưu trữ các cờ trạng thái của hệ thống, trong đó có cờ cho phép ngắt và ngoại lệ
- `uepc`: Lưu trữ địa chỉ của lệnh sẽ được thực thi sau khi xử lý ngoại lệ.

* Cách hoạt động:

Thiết lập bắt ngoại lệ:

- `la t0, catch`: Lệnh này tải địa chỉ nhãn `catch` vào thanh ghi `t0`.
- `csrrw zero, utvec, t0`: Lệnh này ghi giá trị trong `t0` (địa chỉ của nhãn `catch`) vào thanh ghi `utvec`, thiết lập địa chỉ của bộ xử lý ngoại lệ. `utvec` lưu trữ địa chỉ của hàm xử lý ngoại lệ.
- `csrrsi zero, ustatus, 1`: Lệnh này bật bit "interrupt enable" trong thanh ghi `ustatus`. Điều này cho phép các ngoại lệ có thể xảy ra (nghĩa là xử lý ngắt hoặc lỗi sẽ được thực thi khi xảy ra).

Gây ra ngoại lệ (Load access fault):

- `lw zero, 0`: Lệnh này cố gắng tải dữ liệu từ địa chỉ 0 vào thanh ghi `zero`. Tuy nhiên, địa chỉ này không hợp lệ, và sẽ gây ra một ngoại lệ (Load access fault). Ngoại lệ này sẽ khiến chương trình nhảy đến địa chỉ đã được thiết lập trong `utvec`, đó là nhãn `catch`.

Xử lý ngoại lệ (catch):

- `li a7, 4`: Lệnh này đặt giá trị 4 vào thanh ghi `a7`, chỉ thị cho hệ thống gọi hệ thống (`ecall`) để thực hiện việc in một chuỗi (tương ứng với lệnh "write" trong `syscall`).
- `la a0, message`: Tải địa chỉ của chuỗi thông báo ngoại lệ vào thanh ghi `a0`, để chuỗi này có thể được in ra.
- `ecall`: Lệnh này gọi hệ thống, thực hiện việc in thông báo ngoại lệ.

Cuối cùng (finally):

- `la t0, finally`: Tải địa chỉ của nhãn `finally` vào thanh ghi `t0`.
- `csrrw zero, uepc, t0`: Lệnh này thay đổi giá trị của thanh ghi `uepc` (User Exception Program Counter) thành địa chỉ của nhãn `finally`. `uepc` lưu trữ địa chỉ của lệnh sẽ được thực thi sau khi xử lý ngoại lệ. Địa chỉ này chính là nơi tiếp tục chương trình sau khi ngoại lệ được xử lý.

- uret: Lệnh này thực hiện việc quay lại chương trình sau khi xử lý ngoại lệ. Nó sẽ đưa chương trình quay lại tiếp tục thực thi từ địa chỉ được lưu trong uepc.

Thoát chương trình

Assignment 6

1. Yêu cầu

Assignment 6: Ngắt mềm

Ngắt mềm có thể được kích hoạt bằng cách thiết lập bit **USIP** (bit 0) của thanh ghi **uip** (trước đó cần cho phép ngắt mềm bằng cách thiết lập bit **USIE** của thanh ghi **uie**). Viết chương trình kích hoạt ngắt mềm nếu xảy ra tràn số khi thực hiện việc cộng 2 số nguyên có dấu (xem lại Bài thực hành 4), chương trình con xử lý ngắt sẽ in ra thông báo lỗi tràn số và kết thúc chương trình.

2. Thực hiện

a. Chương trình (đầu vào có tràn số)

```

1  .data
2  msg: .asciz "Lỗi tràn số!"
3
4  .text
5  .globl main
6
7  main:
8      # nạp hai số nguyên vào t0 và t1
9      li t0, 2147483647    # 0x7FFFFFFF
10     li t1, 1
11
12     # thực hiện phép cộng
13     add t3, t0, t1        # t3 = t0 + t1
14
15     # kiểm tra tràn số
16     # nếu t0 > 0, t1 > 0 và t3 < 0 => tràn dương
17     # nếu t0 < 0, t1 < 0 và t3 > 0 => tràn âm
18     bit t0, x0, check_negative
19     bit t1, x0, continue
20     bit t3, x0, interrupt_handler
21     j continue
22
23 check_negative:
24     bge t1, x0, continue
25     bgt t3, x0, interrupt_handler
26     j continue
27
28 interrupt_handler:
29     # trình xử lý "giả lập ngắt"
30     la a0, msg
31     li a7, 4              # syscall 4: print_string
32     ecall
33
34
35     # thoát chương trình
36     li a7, 10             # syscall 10: exit
37     ecall
38
39 continue:
40     # không có lỗi -> kết thúc bình thường
41     li a7, 10             # syscall 10: exit
42     ecall
43

```

b. Kết quả

Lỗi tràn số

```
-- program is finished running (0) --
```

Kết luận

1. Yêu cầu

Trước khi kết thúc bài thực hành, sinh viên trả lời các câu hỏi sau:

- Kỹ thuật thăm dò là gì?
- Ngắt là gì?
- Chương trình con xử lý ngắt là gì?
- Ưu điểm của kỹ thuật thăm dò?
- Ưu điểm của kỹ thuật xử lý ngắt?
- Nêu điểm khác nhau giữa ngắt, ngoại lệ và traps?

2. Thực hiện

- Kỹ thuật thăm dò là gì?

→ Là cách chương trình chủ động kiểm tra liên tục trạng thái thiết bị ngoại vi.

- Ngắt là gì?

→ Là tín hiệu yêu cầu CPU tạm dừng công việc hiện tại để xử lý một sự kiện khẩn cấp.

- Chương trình con xử lý ngắt là gì?

→ Là đoạn mã được gọi tự động để xử lý sự kiện ngắt.

- Ưu điểm của kỹ thuật thăm dò?

→ Dễ lập trình, không cần phần cứng hỗ trợ ngắt.

- Ưu điểm của kỹ thuật xử lý ngắt?

→ Hiệu quả, tiết kiệm tài nguyên CPU vì CPU chỉ xử lý khi có sự kiện.

- Điểm khác nhau giữa ngắt, ngoại lệ và traps?

→ Ngắt: do thiết bị bên ngoài yêu cầu.

Ngoại lệ: do lỗi hoặc điều kiện đặc biệt bên trong CPU.

Trap: ngoại lệ có chủ ý, thường do chương trình yêu cầu dịch vụ hệ điều hành.