

## LABORATÓRIO DE ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES I

AULA 7: Projeto de um Processador: implementação do

programa-teste no MARS

Professor: Mateus Felipe Tymburibá Ferreira

Data: 19/07/2021

Aluno: Darmes Araújo Dias

## Mudanças no projeto:

Instrução	opcode	rd	rs	immediate	description
load	000	Х	Х	xxx	rd = MEM[rs*immediate]
store	001	Х	Х	xxx	MEM[rs*immediate]= rd
addi	010	Х	-	LABEL(XXXX)	rd = rd + immediate
add	011	X	X	rs2(X)	rd = rs+rs2
beq	100	1	-	LABEL(XXXXX)	rd==rs
la	101	Х	-	LABEL(XXXX)	rd = LABEL
j	110	-	-	LABEL(XXXXX)	j LABEL
halt	111	-	-	-	PC = PC

Trocamos as instruções AND e OR por LA (Load Address) e J (jump). E na instrução add adicionamos mais um argumento.

1) Apresente o código do programa-teste em assembly do MIPS (utilize comentários para facilitar a revisão do seu código).

```
#AULA 7: Projeto de um Processador: implementação do programa-teste no MARS
#Aluno: Darmes Araujo Dias
 data # definindo onde comecam os dados do programa
          word 1,2,3,4,5,6,7,8 # inicializando valores do array
 text # a partir daqui começam as instruções
                  la $sl, array # carregando t1 com o endereço de array
                 li $s2, 0 #garantir que a soma comece com 0
li $t1, 2 # vai fazer a comparação
                  li $t2,0 #iterator
                 j loop
                 beq $t2,$t3,exit # quando o iterador for igual ao size sai do loop
                 mul $t4,$t2,4 # calcula o index do array
add $t5,$s1,$t4 #x[i]
                 lw $t6,0($t5) #carregamos o valor de t5 em t6, só para podermos mexer em no conteúdo sem alterar o original
                           # Quando é par soma em s2 o valor
        is_even:
                 lw $t7, 0($t5) # salva o valor de t5 em t7
add $s2,$s2,$t7 # addiciona t7 em s2(vai ser a soma dos pares)
                  j final of loop
        final_of_loop:
addi $t2,$t2,1 # i+=1
                j loop
                 sub $t6,$t6,$t1 # subtraimos 2 do número até ele ficar igual a -1 ou 0 ou 1, dessa maneira, conseguimos checar se ele é par ou impar
                 beq $t6,0,is_even #par
beq $t6,1,final_of_loop #impar
                 beq $t6,-1,final_of_loop #impar
        exit:
```

(O código está na pasta, caso seja mais fácil ler por lá).

2) Apresente o código do programa-teste em assembly do seu nRisc (utilize comentários para facilitar a revisão do seu código).

```
#AULA 7:Projeto de um Processador: implementação do programa-teste no MARS
#Aluno: Darmes Araujo Dias
 data # definindo onde começam os dados do programa
         zero: # Este valor deve ser sempre o endereço 0
         array:
           word 1.2.3.4.5.6.7.8 # inicializando valores do array
#Só possuo dois registradores na minha arquitetura, $s1 e $s2
#end da soma 11
#end do valor de array[i] 12
#beq sempre compara os únicos dois registradores
 text # a partir daqui começam as instruções
         main:
                   la $s2, zero # dessa maneira zeramos o reg
la $s1, zero # dessa maneira zeramos o reg
                    addi $s1, 10 # endereço do iterator
                    lw $s1, O($s1) # colocamos o conteúdo do endereço do iterator
                    la $s2, size
lw $s2, 0($s2)
                   la $52, array
add $52,$52,$51 # array[i]
1w $62, 0($52) # colocamos o conteúdo do endereço de array[i]
la $51, Zeto # dessa maneira zeramos o reg
                    addi vs., 12
sw $si, 0($sl) # guardamos o valor de array[i] no endereço 12
# parte de acrescentar 1 no iterator e guarda-lo na memória
                    addi $sl. 10
                    lw $s1, 0($s1)
addi $s1, 1 # i+=1
                   la $s2, zero
addi $s2, 10
                    sw $sl. 0($s2) #quardando o valor do iterator na memória
```

```
sw $sl, O($s2) #guardando o valor do iterator na memória
         la $s2, zero
addi $s2, 12
        sw $s2, 0($s2)
if:
         addi $82, -2 # subtraimos 2 do número até ele ficar igual a -1 ou 0 ou 1, dessa maneira, conseguimos checar se ele é par ou impar
         beq is_even #pax
         addi $sl, 1
         beq loop #impai
addi $s1,-2
         beq loop #impar
is even:
         la $s1, zero
addi $s1, 12 # endereço do conteúdo de array[i] que foi salvo em loop
         lw $s1, 0($s1)
         la $s2, zero
addi $s2, 11 # endereço de soma
         lw $s2, 0($s2) # conteúdo de soma
add $s2, $s2,$s1
         la $sl, zero # salvando no endereço de soma
         sw $s2, O($s1)# guardamos o resultado da soma no endereço da soma
```

(O código está na pasta, caso seja mais fácil ler por lá).

3) Apresente o código do programa-teste em binário no formato de instruções definido para o seu nRisc (indique cada instrução em uma linha de texto separada).

```
Registradores: $s1 = 0 e $s2 = 1
Só possuo dois registradores na minha arquitetura, $s1 e $s2
end do iterator 10
end da soma 11
end do valor de array[i] 12
beq sempre compara os únicos dois registradores
       main:
              la $s2, zero # 10110000
              la $s1, zero # 10100000
       loop:
              la $s1, zero # 10100000
              addi $s1, 10 # 01001010
              lw $s1, 0($s1) # 00000000
              la $s2, size # 10111001
              lw $s2, 0($s2) # 00011000
              beq exit # 100endereço
              la $s2, array # 10110001
              add $s2,$s2,$s1 # 01111000 (estendi 0 s1)
              lw $s2, 0($s2) # 00011000
              la $s1, zero # 10100000
              addi $s1, 12 # 01001110
              sw $s2, 0($s1) # 00110000
              la $s1, zero # 10100000
              addi $s1, 10 # 01001010
              Iw $s1, 0($s1) # 00000000
              addi $s1, 1 # 01000001
              la $s2, zero # 10110000
              addi $s2, 10 # 01011010
              sw $s1, 0($s2) # 00101000
```

la \$s2, zero # 10110000

```
addi $s2, 12 # 01011110
       sw $s2, 0($s2) # 00111000
if:
       addi $s2, -2 # 0101
       la $s1, zero # 10100000
       beq is_even # 100endereço
       addi $s1, 1 # 01000001
       beq loop # 100endereço
       addi $$1,-2 01001110 (complemento de 2)
       beq loop # 100endereço
       j if #110endereço
is_even:
       la $s1, zero # 10100000
       addi $s1, 12 # 01001110
       Iw $s1, 0($s1) # 00000000
       la $s2, zero # 10110000
       addi $s2, 11 # 01011011
       lw $s2, 0($s2) # 00011000
       add $s2, $s2,$s1 # 01111000(estendi rs2)
       la $s1, zero # 10100000
       addi $s1, 11 # 01001011
       sw $s2, 0($s1) # 00110000
       j loop # 110endereço
exit: # 111XXXXX (HALT → PC)
       .data
```