

12강_명령어 주소지정 방식

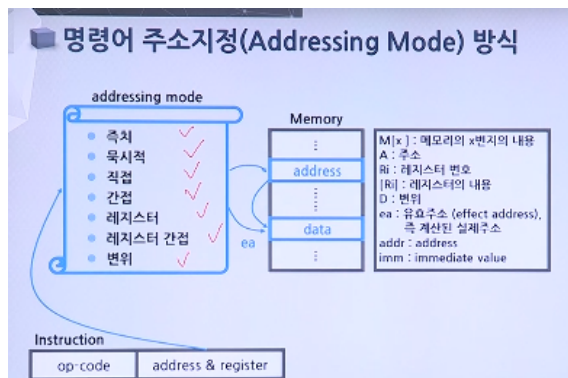
🕒 Created	@Aug 11, 2020 5:38 PM
🏷 Tags	

명령어 주소지정(Addressing Mode) 방식

- 정해진 명령어의 비트들은 그 수에 있어서 매우 제한적이다.
- 그 안에 오퍼랜드를만으로 메모리를 지정하는 것은 매우 제한적이다.
- 더 큰 용량의 메모리에 접근하기 위해서는 직접 또는 간접으로 다양한 방법이 요구된다.
- 이미 설계된 CPU의 종류마다 그 수가 매우 다양하고 다르게 제안되어 있다.

비트 수에 따라서 큰 메모리를 지정하게 하는 방법들을 정리해놓은 것이 Addressing Mode
아키텍처마다 방식이 다름

명령어 주소지정(Addressing Mode) 방식



여기에 나와 있는 addressing mode들은 오퍼랜드에서 값을 가지고, 이 중에 어떤 것을 선택해서 이 ea(유효주소)를 찾는 것이다.

명령어 주소지정(Addressing Mode) 방식

1) 즉시(immediate addressing mode)

- 프로그램에서 상수 값으로 사용된다.
- 명령어 내의 오퍼랜드가 실제 데이터가 되는 것을 의미한다.
- CPU는 메모리로부터 데이터를 인출하는 과정이 필요 없다. (ea가 필요 없음)

ex) Mov R1, #8H ; R1 ← 8H
Add R2, #9H ; R2 ← R2 + 9H



메모리에서 뭔가를 가져오는 것이 아니라, 실질적으로 이 명령어 안에, 오퍼랜드 안에 직접 값을 넣음으로써 그 값을 옮길 수 있다

실질적으로 메모리로부터 데이터를 인출하는 과정이 필요없기 때문에 = ea가 필요 없다고 말할 수 있다

메모리 액세스가 안됨 → 시간이 상당히 빠른 형태

오퍼랜드가 실제 데이터가 되는 것을 의미

2) 묵시적(implied addressing mode)

- 명령어 내에 필요한 데이터의 위치를 지정하지 않는다.
- 쉬프트 연산이나 스택에 관련된 연산 사용된다.
- Sp가 유효주소(ea)가 된다.

ex) Asl 2 ; AC ← AC << 2
Push R2 ; M[Sp] ← R2



말 안해도 알아서 처리한다(내포되어 있다).

명령어 내에 필요한 데이터의 위치를 지정하지 않는다. 암시적으로 지정한 것처럼 사용한다

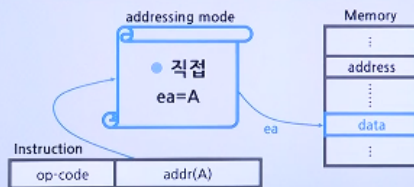
쉬프트 연산, 스택연산, 푸쉬-스택 자동증가, 감소 등등- 스택포인터가 유효주소가 되는 그런...

명령어 주소지정(Addressing Mode) 방식

3) 직접(direct addressing mode)

- 절대 주소지정(absolute addressing mode)이라고도 한다.
- 명령어 내에 오퍼랜드가 주소 정보로 사용되어 메모리 내에 필요한 데이터의 위치를 지정한다.

ex) Mov R1, 5H ; R1 ← M[5H]
Add R2, 5H ; R2 ← R2 + M[5H]



direct addressing mode를 absolute mode 라고도 한다

명령어 내에 오퍼랜드가 주소 정보로 사용되어 메모리 내에 필요한 데이터의 위치를 지정한다

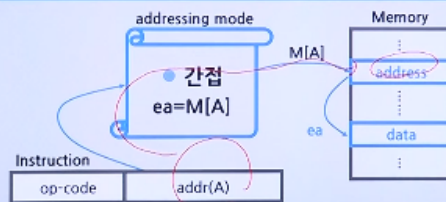
오퍼랜드에 있는 어드레스 주소가 유효 주소가 되는 것.

ex) 여기가 100번지다...그럼 데이터도 100번지에 가면 있다.

4) 간접(indirect addressing mode)

- 직접주소지정 방식의 단점(주소 범위가 짧다)을 해결한다.
- 메모리 내의 데이터를 또 다른 주소 정보를 사용함으로써 더 큰 영역의 메모리 접근을 확보할 수 있다.
- 단점으로는 메모리접근의 지연시간이 발생한다는 것이다.

ex) Mov R1, (5H) ; R1 ← M[M[5H]]



직접 주소지정의 단점(큰 메모리를 지정하기 힘들다)을 보완함.

메모리 내의 데이터를 또 다른 주소 정보를 사용함으로써 더 큰 영역의 메모리 접근을 확보할 수 있다

지정된 주소로 가면 또 주소가 있는 형식.

그 주소(이게 유효주소가 된다)를 한 번 더 가야 데이터가 있다.

Register Addressing Mode

레지스터를 사용하여 주소지정을 한다. 연산에 사용될 데이터가 레지스터에 저장되

5) 레지스터(register addressing mode)

- 연산에 사용될 데이터가 레지스터에 저장되어 있다.
- 오퍼랜드의 내용은 레지스터 번호로 사용된다.
- 메모리 내의 데이터에 접근할 필요가 없다.
- 메모리 접근의 지연시간이 없다.

ex) Mov R1, R2 ; R1 ← R2
Add R3, R4 ; R3 ← R3 + R4



어 있고, 오퍼랜드의 내용은 레지스터 번호로 사용된다

메모리 내에 데이터에 접근할 필요가 없다, 메모리 접근의 지연시간이 없다

컴퓨터에서는 메모리에 가지 않으면 빨라서 좋다

명령어 주소지정(Addressing Mode) 방식

6) 레지스터 간접(register indirect addressing mode)

- 오퍼랜드의 내용은 레지스터 번호로 사용된다.
- 오퍼랜드에서 지정한 레지스터의 내용이 메모리의 주소정보이다.
- 레지스터의 비트 수에 따라 지정할 수 있는 메모리 영역 결정된다.

ex) Mov R1, (R2) ; R1 ← M[R2]
Add R3, (R4) ; R3 ← R3 + M[R4]



레지스터 간접

간접인데 레지스터를 이용. 오퍼랜드 내용은 레지스터 번호로 되어 있음, 오퍼랜드에서 지정한 내용이 메모리의 주소이다.

레지스터 비트 수에 따라 지정할 수 있는 메모리 영역 결정된다

레지스터가 가지고 있는 것은 어드레스 정보.

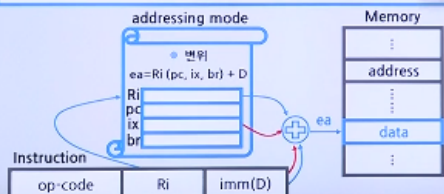
오퍼랜드에 레지스터 번호를 갖더니 데이터가 아니라, 주소여서 레지스터 간접이 됨

레지스터 간접은 주소, 이 레지스터 크기만큼 어드레스 양을 더 확보할 수 있으니 큰 영역의 메모리를 지정할 수 있는 방식이 됨

7) 변위(displacement addressing mode) *offset*

- 두 개의 오퍼랜드로 구성되고, 하나는 레지스터이고 다른 하나는 변위(D)로 사용된다.
- 유효주소는 지정한 레지스터의 내용에 변위를 합한 것이다.
 $ea = Ri(pc, ix, br) + D$
- 레지스터의 종류에 따라 상대(pc), 인덱스(index), 베이스(base) 레지스터 주소지정 방식이라고 한다.

ex) Mov R1, 9(R2) ; R1 ← M[9 + [R2]]
Mov R3, TABLE(PC) ; R3 ← PC - TABLE



변위(displacement addressing mode) 오프셋offset을 사용한다(변화량).

두 개의 오퍼랜드로 구성(하나는 레지스터, 다른 하나는 변위)

유효주소는 지정한 레지스터의 내용에 변위를 합한것이다

이곳의 레지스터는 프로그램 카운터, 인덱스, 베이스 레지스터 등등 주로 사용

TABLE(PC) 주로 변위를 얘기함

PC와 TABLE과의 차이점이 오프셋이 됨