// replacements.txt, 159

//\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*

// Changes for isr.c:

//\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*

void StartProcISR(int pid) {

// \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*

// the old code is still here

// \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*

// build initial trapframe in proc stack,

// call MyBzero() to clear the stack 1st

MyBzero(...

// set TF\_ptr of PCB to close to end (top) of stack, then fill out

// (against last byte of stack, has space for a trapframe to build)

pcb[pid].TF\_ptr = ...

pcb[pid].TF\_ptr->eflags = EF\_DEFAULT\_VALUE|EF\_INTR; // set INTR flag

pcb[pid].TF\_ptr->cs = get\_cs(); // standard fair

pcb[pid].TF\_ptr->ds = get\_ds(); // standard fair

pcb[pid].TF\_ptr->es = get\_es(); // standard fair

pcb[pid].TF\_ptr->fs = get\_fs(); // standard fair

pcb[pid].TF\_ptr->gs = get\_gs(); // standard fair

if(pid == 0)

pcb[pid].TF\_ptr->eip = ... // if pid is 0, points to IdleProc

else

pcb[pid].TF\_ptr->eip = ... // or UserProc

}

//\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*

// Changes for proc.c:

//\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*

1. Get rid of old LoadRun() in proc.c/.h. (code is in entry.S.)

2. Wrap code in IdleProc() and UserProc() with an infinite loop:

for(;;) {

original code (display msg, busy-wait for a second)

}