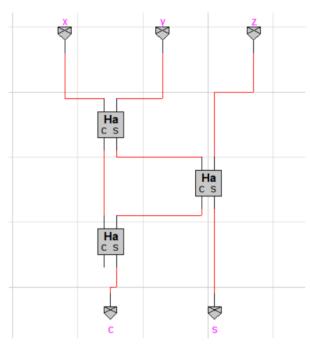
# Informe previo Práctica-2

# <u>Pregunta 1</u>



## Pregunta 2

a)

<b>х у 5</b>	Diseny e)	Diseny by	Diseny 9
000	0 0	00	0 0
001	01	01	01
010	11	01	01
0.1.1_	10	10	10
100	11	10	01
101	10	111	10
10	10	1 1	10
, , ,	1.1	10	

Amb les taules de veritat podem veure que el disseny que té la taula de veritat correcte és el c). En el disseny b) es sumen el valors x (de pes 0) i el valor c provinent del Ha de y i z, fet que esdevé un error ja que el Ha està sumant un bit de pes 1 i un de pes 0, a més a més es fa la OR dels bits c i s resultants d'aquesta suma que també tenen pesos diferents. Passa quelcom similar amb el disseny a), en el que s'utilitza una OR en la que una de les entrades és de pes 0 (la que prové de s) i l'altra de pes 1 (la que prové de c). A part en els dissenys a) i b) i ha un bit que no pot tenir influència en una de les sortides (en a) z per c i en b) x per s).

b)

```
Diseño A) Diseño B) Diseño C) Tp_{xc} = 30 \text{ w.t.} \qquad Tp_{xc} = 30 \text{ w.t.} \qquad Tp_{xc} = 30 \text{ w.t.} \qquad Tp_{xc} = 90 \text{ w.t.} \qquad Tp_{xc} = 40 \text{ w.t.} \qquad Tp_{xc} = 40 \text{ w.t.} \qquad Tp_{xc} = 100 \text{ w.t.} \qquad Tp_{xc} = 100 \text{ w.t.} \qquad Tp_{xc} = 50 \text{ w.t.
```

c)

No, no són intercanviables donat que el temps de propagació per a les sortides és diferent per alguna d'aquestes 3 (Tpx-c, Tpy-c, Tpz-c o bé Tpx-s, Tpy-s, Tpz-s).

## Pregunta 3

a)

Tindrà 2<sup>n</sup> files, és a dir 2<sup>16</sup> = 65536 files.

b)

No seria viable donades les dimensiones de la taula de la veritat que hauríem de construir, aquesta ens requeriria molt de temps per construir-la a apart de molts recursos, sense tenir en compte que la possibilitat de equivocar-nos en una de les files faria que el problema sencer estigués malament.

## Pregunta 4

a)

		Dígito 4	Dígito 3	Dígito 2	Dígito 1	Dígito 0
	X		A	3	В	2
	Y		8	Е	6	4
k =0	W <sub>0</sub>					6
	C1				0	0
<i>k</i> =1	<b>W</b> 1				1	
	<b>C</b> 2			1	1	
k = 2	W2			2		
	<b>C</b> 3		1	1		
k = 3	W3		3			
	C4	1	1			
	W	1	3	2	1	6

b)

 $Xu \rightarrow A3B2_{16} = 41906_{10}$  $Yu \rightarrow 8E64_{16} = 36452_{10}$ 

 $Wu = Xu + Yu = 41906 + 36452 = 78358_{10} \rightarrow 13216_{16}$ 

c)

		Dígito 4	Dígito 3	Dígito 2	Dígito 1	Dígito 0
	X		0	1	0	1
	Y		1	1	0	1
k =0	<b>W</b> 0					0
	C <sub>1</sub>				1	1
k =1	<b>W</b> 1				1	
	<b>C</b> 2			0	0	
k = 2	<b>W</b> 2			0		
	<b>C</b> 3		1	1		
k = 3	W <sub>3</sub>		0			
	C4	1	1			
	W	1	0	0	1	0

d)

 $Xu \rightarrow 0101_2 = 5_{10}$  $Yu \rightarrow 1101_2 = 13_{10}$ 

Wu = Xu + Yu = 5 +13 = 18  $\rightarrow$  10010<sub>2</sub>

#### Pregunta 5

- a) Una de les seqüències amb el Tp més gran és: x0 -> Fa0x-c -> Fa1z-c -> Fa2z-c -> Fa3z-w3 -> w3
- b) El temps de propagació és de 90 + 40 + 40 + 50 = 220 u.t., aquest s'ha obtingut tenint en compte que en el pitjor dels casos el *carry* hauria de travessar tots els Fa.

#### Pregunta 6

a) Per n = 1, Tp = 90 u.t.

Per n = 2, Tp = 140 u.t.

Per n > 2, Tp = (140 + 40\*n) u.t.

#### Pregunta 7

a)

d <sub>4</sub>	d₃			$d_0$
200 u.t.	210 u.t.	170 u.t.	130 u.t.	90 u.t.

b)

d <sub>4</sub>	d <sub>3</sub>	d <sub>2</sub>	d₁	$d_0$
0 (n.c.)	100 u.t.	100 u.t.	100 u.t.	100 u.t.

- a) Explicad las diferencias entre el caso a) y b):
  - i. ¿Por qué en el caso a) d3 es mayor que d2, d2 mayor que d1, y d1 mayor que d0 mientras que en el caso b) d3, d2, d1 y d0 tienen el mismo tiempo?

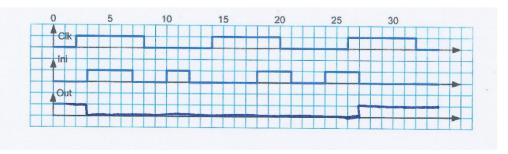
Això es dona a causa del *carry*, ja que en a)  $c_k$  va arrosegant el *delay* ja que canvia de 0 a 1, i per poder estabilitzar la sortida s'ha d'esperar a que hagi passat per totes les portes lògiques. En canvi, en el cas b)  $C_0$  no canvia (sempre és 0) i com a conseqüència  $C_1$ ,  $C_2$ ,... tampoc canvien, i per tant només s'ha d'esperar la suma de tots els *delays* dels Fa d'on surten cadascun d'ells.

ii. ¿Por qué en el caso a) d4 es menor que d3 mientras que en el b) d4 es 0?

En el cas a) el d4 i d3 es diferencies perquè  $C_3$  que ja porta un *delay* de 160 u.t. per arribar a  $C_4$  ha de passar per una porta OR i una AND, per tant  $d_4 = d_{C3} + TpOR + TpAND = 160 + 20 + 20 = 200$  u.t. . En canvi per  $W_3$  ha de passar per una XOR que canvia de (0,0) a (1,1) de manera que té una Tp de 50 u.t., de manera que  $d_3 = d_{C3} + XOR = 160 + 50 = 210$  u.t. .

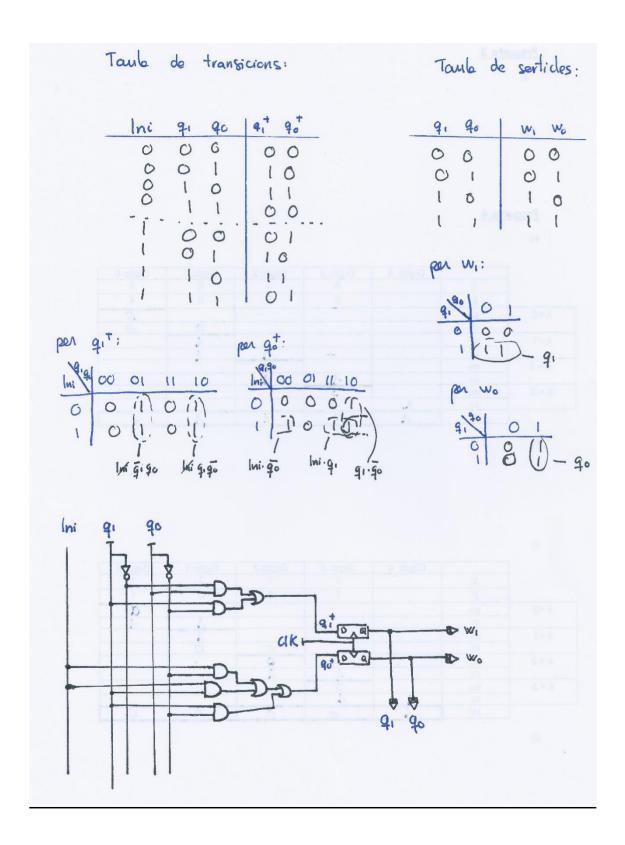
Per altra banda en el cas b) com que no es genera una senyal de  $\it carry$ ,  $C_4$  no canvia i per tant el seu  $\it delay$  és 0.

# <u>Pregunta 8</u>

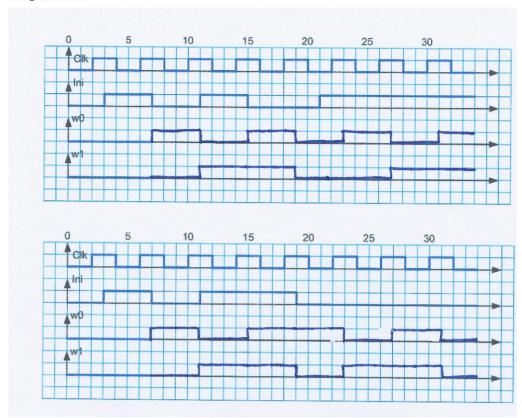


Copyright © 2017, Juan J. Navarro, Universitat Politècnica de Catalunya.

## <u>Pregunta 9</u>

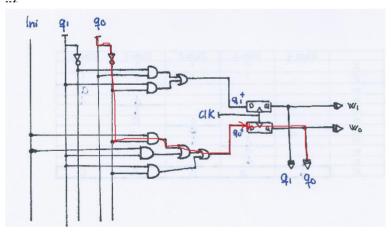


# Pregunta 10



# Pregunta 11

a)



b)

El temps mínim de cicle haurà de ser com a mínim el temps mínim de propagació del camí crític del nostre circuit. Aquest és: Biestable ->  $(q_0)$  -> NO-> AND -> OR -> OR ->  $(q_0^+)$  = 100 + 10 + 20 + 20 + 20 = 170 u.t. = Tc .