Homework 3 Dry

Due Date: 1/1/2019 23:30

Teaching assistant in charge:

1. Ido Imanuel

Important: the Q&A for the exercise will take place at a public forum Piazza only. Critical updates about the HW will be published in pinned notes in the piazza forum. These notes are mandatory and it is your responsibility to be updated. A number of guidelines to use the forum:

- Read previous Q&A carefully before asking the question; repeated questions will probably go without answers
- Be polite, remember that course staff does this as a service for the students
- You're not allowed to post any kind of solution and/or source code in the forum as a hint for other students; In case you feel that you have to discuss such a matter, please come to the reception hour
- When posting questions regarding hw3, put them in the hw3 folder

Only the TA in charge can authorize postponements. In case you need a postponement, please fill out the following form: https://goo.gl/forms/B6hvrILQ2RK88VTH3
Dry part submission instructions:

- 1. Please submit the dry part to the electronic submission of the dry part on the course website.
- 2. The dry part submission must contain a single dry.pdf file containing the following:
 - a. The first page should contain the details about the submitters Name, ID number and email address.
 - b. Your answers to the dry part questions.
- 3. Only typed submissions will be accepted. Scanned handwritten submissions will not be accepted.
- 4. Only PDF format will be accepted.
- 5. You do not need to submit anything in the course cell.
- 6. When you submit, **retain your confirmation code and a copy of the PDF**, in case of technical failure. It is **the only valid proof** of your submission.

הנחיות בנוגע לתרגיל הבית הנוכחי:

- א. שימו לב, הקוד הנתון בחלק מקטעי הקוד אינו קוד פרומלי, ולכן אין להתייחס בפתרונכם לבעיות קומפילציה כאלה או אחרות. יש לזהות את מהות השאלה ולענות לפיה.
- ב. יש להסביר כל סעיף עליו אתם עונים. הסבר שכזה תורם לכם להבין יותר טוב את התרגיל, ותורם לנו בלהבין יותר טוב את פתרונכם. מרבית הניקוד ינתן על סמד הסבר זה.
 - ג. חלקו האחרון של תרגיל הבית היבש מיועד לפתרון <mark>לאחר</mark> פתרון של החלק הרטוב של תרגיל בית זה. מאידך, לאלו מכם שמסתבכים עם הרטוב, יתכן וניתן להיעזר בחלק זה עבור רמזים.
 - ד. התשובות אותן אנו מחפשים בשאלות "מה יודפס" לא בהכרח יתקבלו עם הרצה אמיתית של הקוד על מחשבכם, כי בשאלה אין אנו נותנים נתונים מפורשים על אורך ה-Time Slice למשל, דבר הקבוע ויחיד אצלכם במחשב האישי. קיימים כמובן שיקולים נוספים. אנו מחפשים תשובה תיאורטית בלבד, עם הסבר מבוסס.
- ה. <u>ניקוד בונוס:</u> מטרת תרגיל הבית (יבש ורטוב) היא להציג בפניכם את עולם הסנכרון. זהו עולם רחב ועמוס בתובנות, ולעיתים (כמו למשל, backtracking ממבוא למדמ״ח) קשה להבין היטב את האלגוריתמיקה מאחוריו. חשוב אפוא שתתאמנו על כך, כך שחווית הבחינה תעבור באופן חלק. מכאן, אנו כן ממליצים להתמודד עם סעיפי כתיבת מנגנוני הסנכרון בחלק היבש, למרות שמטלה זו קשה יותר מההבנה של מנגנוני סנכרון מקולקלים. בגלל הקושי היחסי, סעיפים אלו סומנו כסעיפי בונוס. הניקוד המקסימלי הניתן לצבור בחלק היבש של תרגיל בית זה הוא 114. במידה וציונכם בתרגיל היבש עלה מעבר ל-100, גם התוספת תשוקלל במיצוע הכללי של של שיעורי הבית.

חלק ראשון: זיהוי כשלי סנכרון

תזכורת: תכונות הקטע הקריטי

תכונות הכרחיות:

- 1. **Mutual Exclusion מניעה הדדית** בכל רגע נתון, לא יכול להיות יותר מחוט אחד בתוך הקטע הקריטי (הדבר שקול לכך שהקטע הקריטי הופך לנקודת **סריאליזציה** במסלולי הביצוע).
- ישנה ריכנס. ישנה **Progress** באם יש חוטים שרוצים לבצע את הקטע הקריטי, לבסוף חוט בלשהו יצליח להיכנס. ישנה Deadlock/Livelock התקדמות אין

תכונות רצויות:

- הרעבה. אין הרעבה אם יש חוט שרוצה לבצע את הקטע הקריטי, הוא לבסוף יצליח. אין הרעבה. אם יש חוט שרוצה אם יש חוט שרוצה הרחבות על הדרישה:
- למספר הפעמים שחוטים אחרים ייכנסו לקטע הקריטי לפני החוט Bounded Waiting הגדרת הגדרת המכחי למספר הפעמים הנוכחי.
- .FIFO יש סדר ברור וידוע לזמני הכניסה של החוטים הנכנסים לקטע הקריטי. דוגמה לסדר אפשרי Order 🔘

.1

- א. אילו תכונות של הקטע הקריטי מפר המימוש הבא כאשר משתמשים בו במערכת עם נפילות חוטים, ולמה: הניחו שהקוד רץ על מעבד יחיד.
 - נפילת חוטים: חוט יכול ליפול באופן פתאומי, כתוצאה מחריגה למשל.
- ב. במימוש קיימת בעיית Performance, הגורמת לחוסר יעילות של זמן המעבד. ניתן להניח שהקטע הקריטי עליו המנעול מגן הינו קטע ארוך וכבד חישובית. היכן היא! האם הבעיה עדיין קימת אם הקטע היה קצר ומהיר!

ממשים מנעול חדש שעובד כדלקמן. בזמן ניסיון נעילה, המנעול תומך ב-Timeout אותו ממשים על ידי מונה בצורה הבאה: במידה והחוטים במערכת מנסים לתפוס את המנעול MAX_ITER פעמים, אך המנעול אינו שוחרר במהלך ניסיונות אלו, המנעול ישוחרר. שימו לב ש-MAX_ITER הינו define גלובלי הידוע לכל החוטים. תיאור בפסודו קוד של מימוש ה-Timeout נתון בקטע הקוד הבא:

הניחו מערכת עם מעבד יחיד ואפשרות לנפילת חוטים פתאומית. הניחו שה-Mutex מומש בעזרת תור ושומר על סדר הניחו מערכת עם מעבד יחיד ואפשרות לנפילת חוטים פתאומית. היניחו של הקטע הקריטי מופרות פה? הכניסות אליו (FIFO). זהו אגב, נקרא מנעול ״הוגן״. אילו תכונות של הקטע הקריטי מופרות פה?

2. בהנחה שהקוד מורץ על מעבד יחיד, הסבר מה ידפיס הקוד הבא, ולמה ?

```
int sum=0;
pthread_mutex_t mutex=PTHREAD_MUTEX_INITIALIZER;
int ids[10]=\{1,2,3,4,5,6,7,8,9,10\};
void* thread_workload(void *threadID){
          int* p_val = (int*) threadID;
          pthread_mutex_lock(&mutex);
          sum += *p_val;
          pthread_mutex_unlock(&mutex);
}
int main(){
         pthread_t t;
         int i;
         for(i=0;i<10;++i)</pre>
                   pthread_create(&t,NULL, thread_workload,(void*)(ids+i));
         pthread_join(t,(void**(&i));
         printf("%d\n", sum);
         return 0;
}
```

בהנחה שהקוד מורץ על מעבד יחיד, הסבר מה ידפיס הקוד הבא, ולמה ? התשובה צריכה להיות מורכבת מערך מקסימלי אפשרי וערך מינימלי אפשרי, עם תרחיש אפשרי לכל אחד. ניתן להניח שפעולות store ו-load מתבצעות באופן אטומי (זוהי הנחה בקורס בנוגע לכל פקודות האסמבלר למיניהן)

.Semaphore או Mutex בעזרת משתנה סנכרון כמו sum בעזרך להגן על 5.

```
int sum = 0;
if(fork()) {
    sum = sum+5;
} else {
    sum = sum +1;
}
```

חלק שני: Singlephore

לרוב מנגנוני הסנכרון עליהם למדתם, קיימים לפחות שתי פעולות. מנעולים פשוטים תומכים ב-unlock ו-unlock. משתני תנאי תומכים ב- V ו- V ו- V ו- V ו- V ו- Signal ו- Signal ו- Signal ו- Signal והמכים ב- Signal והמכים ב- Signal והמכים ב- Signal והמכים ב- Signal והמכים לפתולה אחת ויחידה, ונקרא - Signal ולכרון שלו תמיכה רק בפעולה אחת ויחידה.

הגדרת פעולות של המנגנון:

```
typedef struct singlephore {
    int value;
} singlephore;
// Initialize the singlephore to value 0.
void singlephore_init(singlephore * h) {
    h->value = 0;
}
// Block until the singlephore has value >= bound, then atomically increment its value by
delta.
void H(singlephore * h, int bound, int delta) {
// This is pseudocode; a real singlephore implementation would block, not
// spin, and would ensure that the test and the increment happen in one
// atomic step.
    while (h->value < bound) {</pre>
        sched_yield();
    }
   h->value += delta;
}
```

.H אותחל, קוד אפליקציה יגש אליו רק דרך הפעולה singlephore-ברגע

א. ממש מנעול למניעה הדדית בעזרת singlephore. מלא את תבניות הקוד הבאות:

```
typedef struct mutex {
    singlephore h;
} mutex;

void mutex_init(mutex* m) {
    //TODO
}

void mutex_lock(mutex* m) {
    //TODO
}

void mutex_unlock(mutex* m) {
    //TODO
}
```

ב. **סעיף בונוס** (**7 נקודות**): ממש משתנה תנאי בעזרת singlephore ו-singlephore מלא את תבניות הקוד הבאות: (שימו לב, הסעיף הבא **אינו** סעיף בונוס, אך יכול לעזור לפתרון סעיף זה).

```
typedef struct condvar {
    mutex m;
    singlephore h;
    //TODO
} condvar;
// Initilize the condition variable
void cond_init(condvar* c) {
//TODO
}
// Signal the condition variable
void cond_signal(condvar* c) {
//TODO
}
// Block until the condition variable is signaled. The mutex m must be locked by the
// current thread. It is unlocked before the wait begins and re-locked after the wait
// ends. There are no sleep-wakeup race conditions: if thread 1 has m locked and
// executes cond_wait(c,m), no other thread is waiting on c, and thread 2 executes
// mutex_lock(m); cond_signal(c); mutex_unlock(m), then thread 1 will always recieve the
// signal (i.e., wake up).
void cond_wait(condvar* c, mutex* m) {
//TODO
}
```

רמזים:

- לא יעשה דבר. cond_signal(c) אז ,c או משתנה על משתנה על משתנה אין חוט שמחכה על משתנה התנאי $^{\circ}$.
- ומספיק על משתנה הכרחי ומספיק על הכרחי ממתינים על משתנה התנאי אז N קריאות ל- מתנאי ממתינים על משתנה התנאי מנאי מנת להעיר את כולם.
 - 3. יתכן ותוכל להיעזר בסעיף הבא כדי למצוא את הפתרון הנכון
 - 4. ניתן ורצוי להשתמש בקבוע Integer, הערך הנמוך ביותר ש-integer יכול לקבל.
 - ג. ירמיהו החרוץ מתלמידי הקורס, סיפק את הפתרון הבא לסעיף ב׳:

```
typedef struct condvar {
    singlephore h;
} condvar;

void cond_init(condvar* c) {
    singlephore_init(&c->h);
}

void cond_signal(condvar* c) {
    H(&c->h, INT_MIN, 1);
}

void cond_wait(condvar* c, mutex* m) {
    mutex_unlock(m);
    H(&c->h, 0, -1);
    mutex_lock(m);
}
```

מה לא תקין בפתרון? הראו תרחיש אפשרי בו פתרון זה לא עומד בתנאים של סעיף ב׳.

חלק שלישי: ניתוח של החלק הרטוב

חלק זה מבוסס על חלקו הרטוב של תרגיל בית 3, ומיועד לפתרון לאחר סיום חלק זה. במידה והסתבכתם, ניתן גם להיעזר בחלק זה לשם פתרון החלק הרטוב.

: "Barrier" שלו הוא קרא "Producer-Consumer שלו הוא קרא": .1

השימוש במנגנון היה כדלקמן:

```
Producer:

1. Init Barrier b

2. Init PCQueue p

3. Init fields curr, next

4. for t=0 \rightarrow t=n_generations

for i = 0 \rightarrow i = M

p.push(job);
b.increase();

b.wait();
swap(curr, next);

Consumer (One of N)

while(1)

job \ j = p.pop() / / blocked here if queue is empty
execute j

b.decrease();

b.decrease();
```

הנחות:

- 1. חלק מהפסודו קוד שניתן לכם במסגרת התרגיל הרטוב הושמט. השאלה מתייחסת רק למנגנון הסנכרון.
 - 2. התור מעלה הינו אותו תור יצרן-צרכן שהתבקשתם לממש בתרגיל הרטוב.
 - job אשר מתאר לחוט כלשהו את גבולות הגזרה עליהם עליו לרוץ.
 - .generation t- מספר העבודות הכולל שיש לחשב ב-M א הינו מספר העבודות הכולל שיש

- א. הסבירו את כוונותיו של פיראס איך היה אמור המנגנון לעבוד!
 - ב. במימוש זה מספר בעיות Correctness.
- .a מצאו בעיה אחת של Race Condition בפתרון. הסבירו.
- .b תארו תרחיש שבו מופר ה-Mutual Exclusion. דהיינו, חישוב הלוח curr טרם הסתיים, וה-של הלוחות. swap מבצע למרות זאת את ה-swap של הלוחות.
 - .c תארו שני תרחישים שונים בהם יתכן Deadlock בפתרון.
- יפתרו. אין Class Barrier ואת הפסודו קוד של היצרן-צרכן כך שכל בעיות ה-class Barrier ג. תקנו את מתווה הפתרון של פיראס באופן מהותי ואין להשתמש בפעולות אטומיות.
- ד. בהתייחסות לסעיף ג: מנגנון סנכרון זה נקרא "מונה משותף", ואינו מוצלח במיוחד ממבט של בביצועים –
 Performance הסבר מדוע.
- ה. בונוס (7 נקודות): בנו Barrier אחר, המבוסס על שני מערכים בינריים של באורך N, הפותרים יחדיו את בעיית הסנכרון. על המימוש לא להשתמש במנעולים מכל סוג, אך יכול לנצל את הפעולה האטומית כיאה לפעולות CompareAndSwap, הנתונה לכם מטה. הניחו שפעולה זו ממומשת בחומרה, ולא בתוכנה, כיאה לפעולות אטומיות אחרות. הסבירו למה פתרון זה עדיף מבחינת Performance.

```
int CAS(int *ptr,int oldvalue,int newvalue)
{
   int temp = *ptr;
   if(*ptr == oldvalue)
       *ptr = newvalue
   return temp;
}
```

2. ביצועים וחוק אמדל

 $j_1, j_2, ..., j_M$ נניח אלגוריתם A המורכב ממספר רב של עבודות A נניח אלגוריתם לנוחיתכם, מושגים נפוצים לניתוח Performance של האלגוריתם

- A זמן החישוב הכולל של Latency Latency זמן
 - j ממן החישוב הכולל של Latency(j) 1 אמן החישוב Latency
- j מן החישוב זמן ההמתנה בתור של עבודה Turnaround Time(j)
 - ימן ביחידת ומן מספר העבודות המסתיימות ביחידת ומן Throughput תפוקה מספר העבודות המסתיימות

בשאלה זו יש לצייר מספר גרפים, ולהסבירם. על הגרפים לכלול כותרת, מקרא, שמות צירים והסבר קצר על מה התקבל בגרף ולמה.

- א. הניחו ש-A ניתן למקבול באופן מלא. ציירו גרף של ה-(Latency(A) כתלות במספר החוטים N, עפ״י חזונו של אמדל (Amdahl)
 - ב. הוסיפו לגרף בסעיף (א) מעלה עקומים המתארים גם A סריאלי לחלוטין, ו- A המורכב מחלק של $s=\{0.25,0.5,0.75\}$
- . עתה נתפנה לנתח את התוצאות המתקבלות מהאלגוריתם שכתבתם בחלקו הרטוב של התרגיל. נגדיר את A כחישוב לוח משחק יחיד, פעולה הנעשת ע״י N חוטים במקביל. נגדיר חישוב כל Tile כעבודה j. הריצו שלושה עומסים שונים על המערכת: big.txt,mid.txt,small.txt שלושה עומסים שונים על המערכת:
 - \mathbf{N} במספר החוטים Average Latency (A) גרף של \mathbf{i}
 - ווי במספר החוטים N במספר החוטים Average Latency
 - יש תחילה לכבות את דגל ההדפסה print_on על מנת שהזמנים השונים לא יושפעו מתהליך הדפסה. יש להעביר לארגומנט האחרון ל-N main במקום Y.
- , N=1,2,3,....,100: מספר חוטים משתנה: 100 Generations, יש להריץ כל קוניפגורציה ל-Avg Gen Time המתקבל ב-results.csv ולהשתמש ב-bash קצר לביצוע דבר זה.
 - ישירות לאקסל באופן פשוט וקל ע"י פקודת (Comma Seperated File) CSV ניתן לטעון קבצי Import
 - ד. נתחו את הגרפים שהתקבלו באופן <u>מעמיק.</u> הניחו בניתוח שהחישוב מבוצע על <u>מעבד יחיד.</u> <u>שאלות מכווינות אליהם התייחסו בניתוח:</u>
 - ממה הדבר נובע .a האם בחלקים מסוימים ניתן לראות מגמה כזאת או אחרת! עליה/ירידה/קו שטוח! ממה הדבר נובע לדעתכם!
 - .b מהו מספר החוטים האידיאלי לכל עומס ? הסבירו סיבות לכך.
 - c האם בהכרח זמן החישוב היה משתפר אם היינו מוסיפים מעבדים נוספים?
 - .d השוו בין הגרפים של העומס הקטן, גדול ובינוני. במידה ויש שוני, ממה נובע השוני בין הגרפים של העומסים השונים?
 - e. האם הגרף מתנהג כמו אחד הגרפים שהתקבלו בסעיפים אי,ב׳ באופן גס? אם כן, כמה מקבילי אתם .e מעריכים שהקוד שלכם?

שימו לב: הגרפים שיתקבלו בסעיף זה יכולים להיות שונים ומגוונים. לא בהכרח שהגרפים יסתדרו עם הציפיות שלכם. במידה ומתקבלים גרפים המתארים התנהגות לא "מקבילית" – בדקו את מימושכם עד שהשתכנעתם שהוא סביר. בכל מצב, הצדיקו את הגרפים שהתקבלו עם טיעונים איכותיים. הניקוד בחלק זה ינתן עבור הסברים משכנעים של התוצאות בגרף, המראים הבנה של החומר ושיקולי המערכת.