			 :司	商密等级	Ξ	级
	•	ТОРРОР	-, -	保管部门	研	 发
TT1	70ED <i>C</i> 1/	OD DN460000 VN	4 \/01	保存方式	电子	P档
111	OEKCI	0B_RM69090_XN	保存年限	10年		
版本	页码	修订理	由及内容		编制/修订人	生效日期
01	All	首次发行。			陶秋健	2019.4.23
		_				
			T			_
编制/	修订人 T	<u>陶</u> 秋健	+	修订部门	应用]	
3		意见 ————————————————————————————————————	+	属部门	签名-	├日期
审核人			应用	月工程组		
^ <i>fete</i> 1						
会签人						
 批准人		Jasper	で与由る			
]ル/生/へ		Juspei	ر صور	パシロメリイナ		

编号: 版本:03

TT178ERC10B_RM69090_XM_V01									
1. Po	1. Power On Sequence								
W/R	Туре	Register	Parameter	Description					
	Turi	n on VCI							
	Delay (No Limit)							
	Turn	on VDDIO							
	Delay (No Limit)							
	Turn	on VBAT							
	Dela	y >10ms							
		t pin high							
		y >10ms							
		PI初始化							
		ay >1ms							
W	0x15	0xFE	0x00	User Command					
W	0x15	0x35	0x00	Enable TE					
W	0x15	0x51	0xFF	Insert C4 80 Between 51 and 2A for SPI Mode					
W	0x15	0x2A	0x00	miscre 64 66 Between 51 and 27 for 61 twode					
W			0x10						
W			0x01						
W			0x7F						
W	0x15	0x2B	0x00						
W			0x00						
W			0x01						
W			0xBF						
W	0x05	0x11		Sleep Out					
		/ >120ms							
W	0x05	0x29		Display On					
		I J							
HFP	20	VFP	20						
HBP	40	VBP	12	_					
HPW	20	VPW	4	_					
HPX	368	VPX	448						

2. Power Off Sequence						
R/W	Туре	Register	Parameter	Description		
W	0x05	0x28		Display off		
W	0x05	0x10		Sleep in		
	Delay	/ >120ms				
Reset pin low						
Dealy >0ms						
	Turn	off VBAT				
Delay >10ms						
	Turn off	VC& VDDI)			

VBP+VPX

VFP+VBP+VPX

HAA

HAL

HBP+HPX

HFP+HBP+HPX

VAA

VAL

3. Sle	3. Sleep In						
R/W	Type	Register	Parameter	Description			
W	0x05	0x28		Display off			
W	0x05	0x10		Sleep in			
	Delay	/ >120ms					

4. Sleep Out						
R/W	Type	Register	Parameter	Description		
W	0x05	0x11		Sleep out		
	Delay	/ >120ms				
W	0x05	0x29		Display on		

9. Idle mode In						
R/W	Туре	Register	Parameter	Description		
W	0x15	0xFE	0x00	user command		
W	0x05	0x39		Idle in		

10. Id	10. Idle mode Out						
R/W	Туре	Register	Parameter	Description			
W	0x15	0xFE	0x00	user command			
W	0x05	0x38		Idle out			

11. D	11. Deep standby In					
R/W	Type	Register	Parameter	Description		
W	0x15	0xFE	0x00	user command		
W	0x15	0x4F	0x01			

12. Deep standby Out						
R/W	Type	Register	Parameter	Description		
				Reset pin low		
	Dela	ay >3ms				
				Reset pin high		
				Power on Sequence		