Ιόνιο Πανεπιστήμιο – Τμήμα Πληροφορικής Αρχιτεκτονική Υπολογιστών 2019-20

Απόδοση ΚΜΕ

(Μέτρηση και τεχνικές βελτίωσης απόδοσης)

http://mixstef.github.io/courses/comparch/

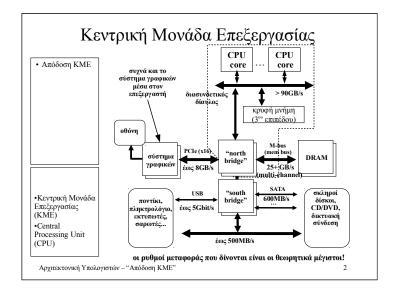


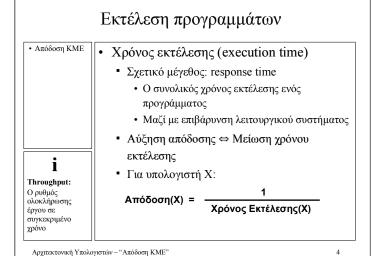
Μ.Στεφανιδάκης

Απόδοση ΚΜΕ

- Απόδοση ΚΜΕ
- Υπολογιστικό σύστημα
 - Η απόδοση εξαρτάται από όλα τα επιμέρους τμήματά του
 - Υλικό και λογισμικό
- Κεντρική Μονάδα Επεξεργασίας
 - Πόσο γρήγορα εκτελείται ένα πρόγραμμα;
 - Σε αρχιτεκτονικές ειδικού σκοπού είναι επιπλέον επιθυμητά: αξιοπιστία, κατανάλωση ενέργειας
 - Πώς επηρεάζει η αρχιτεκτονική την απόδοση;
 - Πόσο γρηγορότερα εκτελείται ένα πρόγραμμα μετά από μια αρχιτεκτονική αλλαγή;

Αρχιτεκτονική Υπολογιστών - "Απόδοση ΚΜΕ"





Συγκρίνοντας δύο υπολογιστές

• Απόδοση ΚΜΕ

- Συγκρίνοντας αποδόσεις
- Έστω υπολογιστές X και Y
- Εάν:

Απόδοση(Χ) > Απόδοση(Υ)

■ Τότε (και αντίστροφα):

Χρόνος Εκτέλεσης(Χ) < Χρόνος Εκτέλεσης(Υ)

;

Ο Χ εκτελεί ένα πρόγραμμα σε 10 sec και ο Υ σε 15 sec. Πόσο πιο γρήγορος είναι ο Χ;

 $\frac{Aπόδοση(X)}{Aπόδοση(Y)} = \frac{Xρόνος Εκτέλεσης(Y)}{Xρόνος Εκτέλεσης(X)} = \frac{1}{2}$

Ο Χ είναι η φορές γρηγορότερος από τον Υ

Αρχιτεκτονική Υπολογιστών - "Απόδοση ΚΜΕ"

5

Βασικά μεγέθη μέτρησης χρόνου εκτέλεσης

• Απόδοση ΚΜΕ

Πώς υπολογίζεται το CPI όταν

υπάρχουν διαφορετικοί τύποι

εντολών;

- Κύκλος ρολογιού (περίοδος)
 - Clock Cycle (CC)
 - Η διάρκεια ενός κύκλου ρολογιού κατά τον οποίο η ΚΜΕ εκτελεί τις μικρότερες βασικές λειτουργίες
 - Σταθερό μέγεθος
- Κύκλοι ρολογιού ανά εντολή
 - Clocks Per Instruction (CPI)
 - Οι απαιτούμενοι κύκλοι ρολογιού για την ολοκλήρωση μιας εντολής
 - Ενδεχομένως διαφορετικό μέγεθος ανά τύπο εντολής
- Αριθμός εντολών
 - Instruction Count (IC)
 - Ο αριθμός των εντολών

Αρχιτεκτονική Υπολογιστών - "Απόδοση ΚΜΕ"

7

Χρόνος Εκτέλεσης (Execution Time)

• Απόδοση ΚΜΕ

- Χρόνος εκτέλεσης στην ΚΜΕ
 - Ο χρόνος για τον οποίο η ΚΜΕ εκτελεί εντολές του προγράμματος
 - Όχι χρόνος για αναμονή Ε/Ε ή για άλλες διεργασίες
- Συνιστώσες
 - Χρόνος προγράμματος χρήστη
 - Για το πρόγραμμα καθεαυτό
 - Χρόνος συστήματος
 - Λειτουργίες ΛΣ για την εξυπηρέτηση του προγράμματος

Αρχιτεκτονική Υπολογιστών - "Απόδοση ΚΜΕ"

.

Χρόνος εκτέλεσης στην ΚΜΕ

• Απόδοση ΚΜΕ

• Χρόνος Εκτέλεσης για ένα πρόγραμμα

 $ExecTime = IC \times CPI \times CC$

- Τι μπορεί να κάνει ο σχεδιαστής ΚΜΕ για να βελτιώσει την απόδοση;
 - Να μειώσει τον κύκλο ρολογιού (CC)
 - Να μειώσει τον αριθμό κύκλων ανά εντολή (CPI)
 - Ο αριθμός εντολών παραμένουν ως έχουν

Αρχιτεκτονική Υπολογιστών - "Απόδοση ΚΜΕ"

Παράδειγμα

• Απόδοση ΚΜΕ

Τύπος εντολής	A	В	С
CPI	1	2	3

Ακολουθία κώδικα	A	В	С
1	2	1	2
2	4	1	1

- Επιλογή μεταξύ 2 ακολουθιών εντολών
 - Ποια ακολουθία εκτελεί τις περισσότερες εντολές;
 - Ποια είναι ταχύτερη;
 - Ποιο το μέσο CPI σε κάθε περίπτωση;

[Patterson-Hennessy "Computer Organization and Design", 3rd ed]

Αρχιτεκτονική Υπολογιστών – "Απόδοση ΚΜΕ"

9

Μετροπρογράμματα

• Απόδοση ΚΜΕ

Benchmarks

- Για τη μέτρηση της απόδοσης
- Και τη σύγκριση μεταξύ υπολογιστών
- Θα πρέπει να αντιπροσωπεύουν τις πραγματικές εφαρμογές
- Υπό ρεαλιστικές συνθήκες εκτέλεσης και δεδομένα εισόδου
- Χωρίς "εσωτερικές" ειδικές βελτιστοποιήσεις
- Δυνατότητα επανάληψης μέτρησης
- Διαφορετικά για ανόμοιες κλάσεις υπολογιστών
 - PCs, servers, embedded systems...

Αρχιτεκτονική Υπολογιστών - "Απόδοση ΚΜΕ"

11

Συσχέτιση με λογισμικό

• Απόδοση ΚΜΕ

Το υλικό (ISA)

καθορίζει και τα τρία μεγέθη (IC,

CPI και CC)

• Αλγόριθμος

- Καθορίζει το ΙC
- Ενδεχομένως καθορίζει το CPI, ευνοώντας ορισμένους τύπους εντολών (π.χ. κινητής υποδιαστολής)
- Γλώσσα προγραμματισμού Μεταγλωττιστής
 - Καθορίζει το IC (μετάφραση εντολών υψηλού επιπέδου)
 - Καθορίζει το CPI απαιτώντας/χρησιμοποιώντας συγκεκριμένους τύπους εντολών

Αρχιτεκτονική Υπολογιστών - "Απόδοση ΚΜΕ"

10

Ο "νόμος" του Amdahl

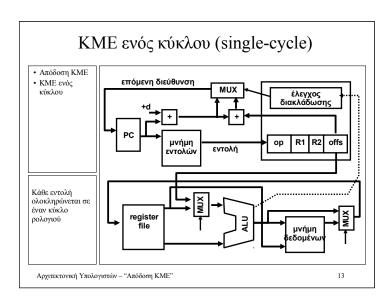
• Απόδοση ΚΜΕ



Ένα πρόγραμμα τρέχει για 100 sec σε έναν υπολογιστή και εκτελεί πολλαπλασισμούς για 80 sec. Πόσο πρέπει να βελτιώσω τη ταχύτητα του πολλαπλασιασμού για να απενταπλασιάσω τη συνολική απόδοση;

- "Η βελτίωση της συνολικής απόδοσης ενός συστήματος μέσω της εισαγωγής ενός νέου χαρακτηριστικού, περιορίζεται από το βαθμό χρήσης αυτού του νέου χαρακτηριστικού"
- Ερμηνεία συνέπειες
 - Οι περισσότερο χρησιμοποιούμενες περιπτώσεις πρέπει να είναι γρήγορες
 - Δεν ωφελεί η βελτιστοποίηση των σπάνιων περιπτώσεων

Αρχιτεκτονική Υπολογιστών – "Απόδοση ΚΜΕ"



Παράδειγμα

• Απόδοση ΚΜΕ • ΚΜΕ ενός κύκλου

Εντολή	IF	ID	EX	DM	WB	Σύνολο
Αριθμητική	200	50	100	0	50	400 ps
Διακλάδωση	200	50	100	0	0	350 ps
Ανάγνωση μνήμης	200	50	100	200	50	600 ps
Εγγραφή μνήμης	200	50	100	200	0	550 ps

- CC πρέπει να είναι 600 ps (single cycle CPU)
 - Αν ήταν δυνατή η χρήση με μεταβλητό CC (πρακτικά αδύνατο!)
 - Ποια η βελτίωση της απόδοσης;
 - 25% ανάγνωση, 10% εγγραφή, 45% αριθμητικές, 20% διακλάδωσης

[Patterson-Hennessy "Computer Organization and Design", 3rd ed]

Αρχιτεκτονική Υπολογιστών - "Απόδοση ΚΜΕ"

15

KME ενός κύκλου (single-cycle)

- Απόδοση ΚΜΕ
- ΚΜΕ ενός κύκλου
- CPI = 1
 - Σε κάθε έναν κύκλο ρολογιού ολοκληρώνεται μια εντολή ή
 - κάθε εντολή απαιτεί έναν κύκλο ρολογιού
- Πόσο πρέπει να είναι το CC;
 - Τσο με τη διάρκεια της μεγαλύτερης λειτουργίας!
 - Μη αποδοτικό σχήμα
 - Όλες οι εντολές δεν απαιτούν τον ίδιο χρόνο

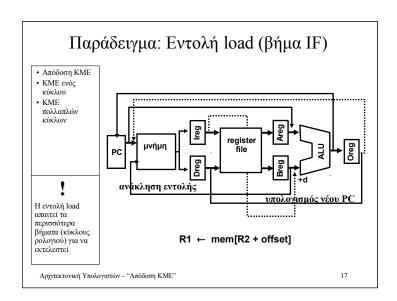
Αρχιτεκτονική Υπολογιστών – "Απόδοση ΚΜΕ"

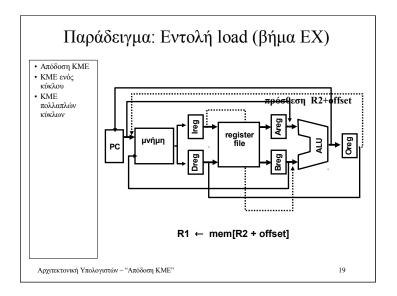
14

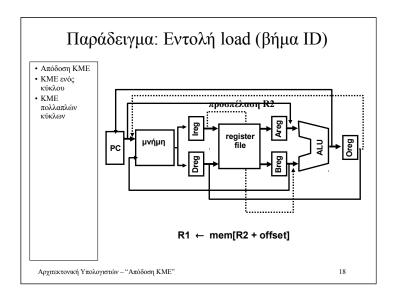
ΚΜΕ πολλαπλών κύκλων (multi-cycle)

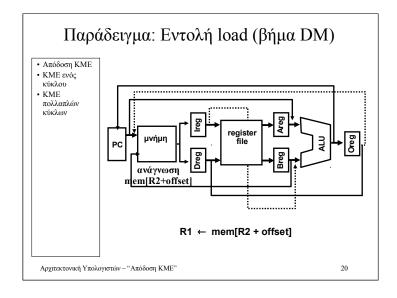
- Απόδοση ΚΜΕΚΜΕ ενός
- κύκλου
- ΚΜΕ πολλαπλών κύκλων
- CPI > 1
 - Κάθε εντολή χωρίζεται σε έναν μεταβλητό αριθμό βημάτων
 - Κάθε βήμα απαιτεί έναν κύκλο ρολογιού
- Πόσο πρέπει να είναι το CC;
 - Ίσο με τη διάρκεια ολοκλήρωσης του μεγαλύτερου βήματος
- Καταχωρητές για τη συγκράτηση αποτελεσμάτων μεταξύ βημάτων
- Μέρη της ΚΜΕ μπορούν να χρησιμοποιηθούν για περισσότερες από μία φορές κατά την εκτέλεση μιας εντολής

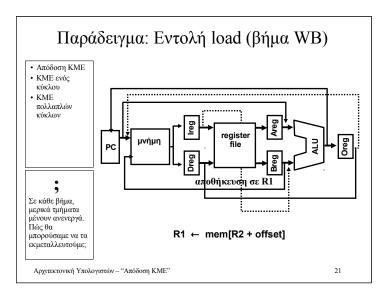
Αρχιτεκτονική Υπολογιστών – "Απόδοση ΚΜΕ"











Απόδοση ΚΜΕ πολλαπλών κύκλων

- Απόδοση ΚΜΕ
- ΚΜΕ ενός κύκλου
- ΚΜΕ πολλαπλών κύκλων

• Πλεονεκτήματα

- Δεν απαιτείται ο μέγιστος χρόνος για το CC
- Μέρη της ΚΜΕ μπορούν να χρησιμοποιηθούν με πολλαπλό τρόπο κατά την εκτέλεση μιας εντολής

• Μειονεκτήματα

- Η μονάδα ελέγχου γίνεται πολυπλοκότερη
 - Η πολυπλοκότητα πιθανόν να ακυρώνει τα πλεονεκτήματα

Σήμερα

- Οι ΚΜΕ υψηλής απόδοσης χρησιμοποιούν πρόσθετες τεχνικές παραλληλισμού σε επίπεδο εντολών (instruction level parallelism – ILP)
 - (στο επόμενο μάθημα...)

Αρχιτεκτονική Υπολογιστών - "Απόδοση ΚΜΕ"

23

Μονάδα Ελέγχου ΚΜΕ πολλαπλών κύκλων

- Απόδοση ΚΜΕ
- ΚΜΕ ενός κύκλου
- ΚΜΕ πολλαπλών κύκλων
- Πολυπλοκότητα σημάτων ελέγχου
 - Δημιουργία σημάτων σε κάθε βήμα εκτέλεσης
 - Ανάλογα με το είδος της εντολής
 - Διατήρηση προηγούμενης κατάστασης

• Μέθοδοι υλοποίησης

- Αυτόματα πεπερασμένων καταστάσεων
 - Ακολουθιακά λογικά κυκλώματα
 - Παραγωγή σημάτων ελέγχου ανάλογα με εισόδους και τρέχουσα κατάσταση

Μικροπρόγραμμα

- Καθορισμός σημάτων μέσω μικροεντολών
- Εσωτερικά στην ΚΜΕ
- Για υλοποίηση σύνθετων εντολών με πολλά βήματα και πολλαπλά περάσματα από το datapath
- Μερικές φορές είναι εγγράψιμο (updates, patches..)

Αρχιτεκτονική Υπολογιστών - "Απόδοση ΚΜΕ"