Ιόνιο Πανεπιστήμιο – Τμήμα Πληροφορικής Αρχιτεκτονική Υπολογιστών 2021-22

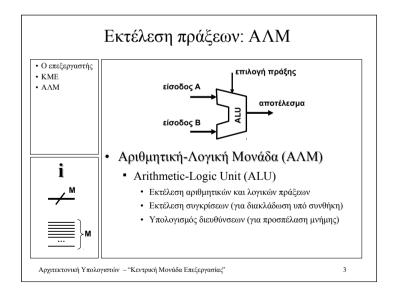
Κεντρική Μονάδα Επεξεργασίας

(Σχεδιασμός και λειτουργία μιας απλής ΚΜΕ)

http://mixstef.github.io/courses/comparch/



Μ.Στεφανιδάκης

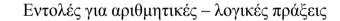


Σχεδιασμός μιας απλής ΚΜΕ

- Ο επεξεργαστής • ΚΜΕ
- Παραδοχές
 - Μοντέλο load-store (τύπου RISC)
 - Εντολές σταθερού μήκους
 - Βασικές κατηγορίες εντολών
 - Αριθμητικές-λογικές πράξεις
 - Ανάγνωση-εγγραφή από/στη μνήμη
 - Εντολές διακλάδωσης
 - Ν καταχωρητές γενικού σκοπού
 - Απλουστευμένο μοντέλο μνήμης
 - Ως «κουτί» που δέχεται διεύθυνση και επιστρέφει δεδομένα και εντολές
 - Αντιπροσωπεύει στην πραγματικότητα μια ιεραρχία μνήμης

Αρχιτεκτονική Υπολογιστών – "Κεντρική Μονάδα Επεξεργασίας"

2



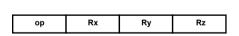
• Ο επεξεργαστής

Όλες οι σύγχρονες

πολυπλοκότερες!

ΚΜΕ είναι

- KME
- $\bullet \ A\Lambda M$



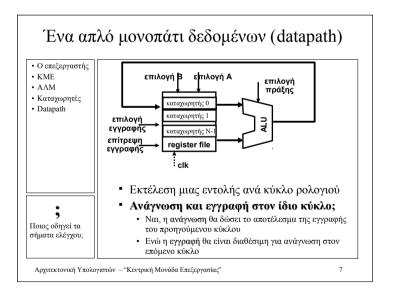
$Rz \leftarrow Rx op Ry$

- Σε κάθε εκτέλεση εντολής
- Ανάγνωση από 2 καταχωρητές
- Εγγραφή σε 1 καταχωρητή
- Τδια ροή δεδομένων
- διαφορετική επιλεγόμενη πράξη

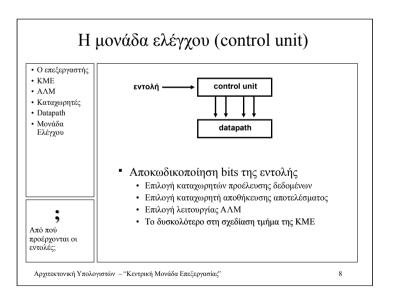
Αρχιτεκτονική Υπολογιστών - "Κεντρική Μονάδα Επεξεργασίας"

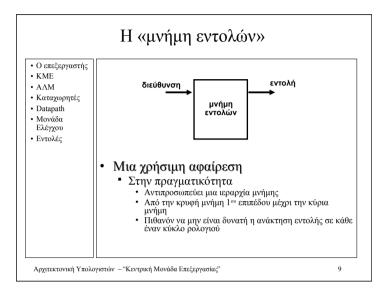
4

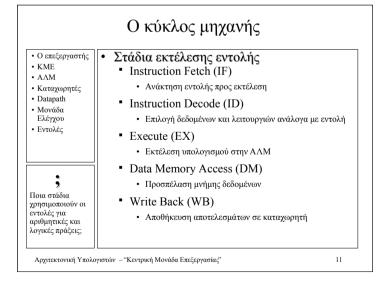
Συστοιχία καταχωρητών (register file) • Ο επεξεργαστής επιλογή Β επιλογή Α • KME έξοδος Α ΑΛΜ είσοδος • Καταχωρητές καταχωρητής 1 επιλογή εγγραφής έξοδος Β cαταχωρητής Nεπίτρεψη εγγραφής register file clk Ανάγνωση: Επιλογή Α και Επιλογή Β Τα σήματα στο σχήμα αυτό (και • Ποιων καταχωρητών το περιεχόμενο θα εμφανιστεί στην στα επόμενα) αντίστοιχη έξοδο αποτελούνται από πολλά bits το καθένα! Αρχιτεκτονική Υπολογιστών - "Κεντρική Μονάδα Επεξεργασίας"

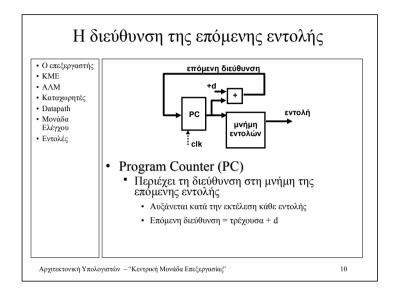


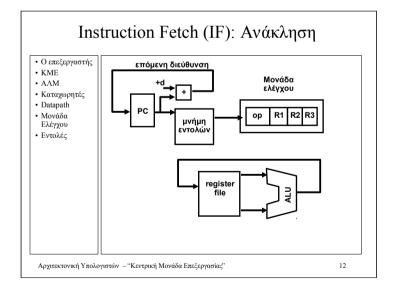
Συστοιχία καταχωρητών (register file) • Ο επεξεργαστής επιλογή Β επιλογή Α • KME έξοδος Α ΑΛΜ είσοδος • Καταχωρητές αταχωρητής 1 επιλογή εγγραφής έξοδος Β αταχωρητής Ν επίτρεψη εγγραφής register file : clk • Εγγραφή: στη θετική ακμή του clk • Στον καταχωρητή που ορίζει η επιλογή εγγραφής, εάν το επιτρέπει η επίτρεψη εγγραφής Αρχιτεκτονική Υπολογιστών - "Κεντρική Μονάδα Επεξεργασίας"

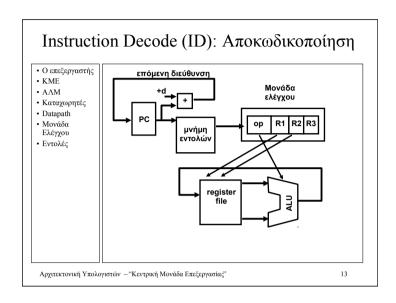


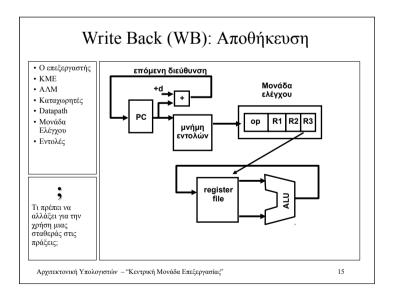


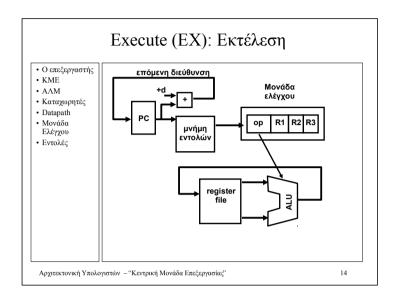


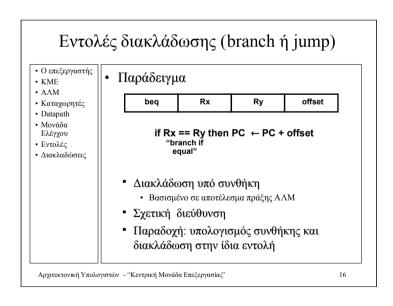


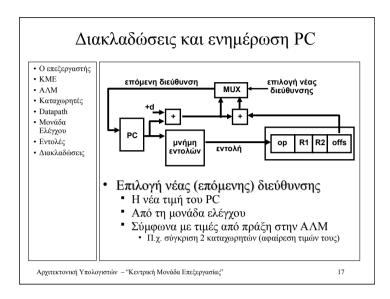


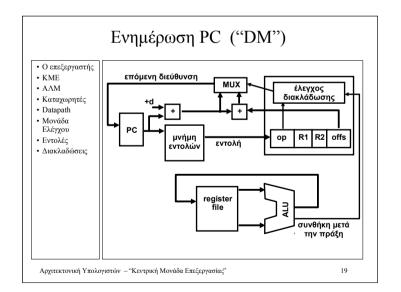


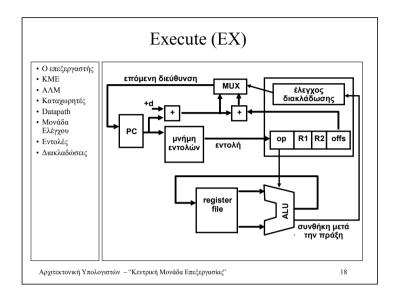


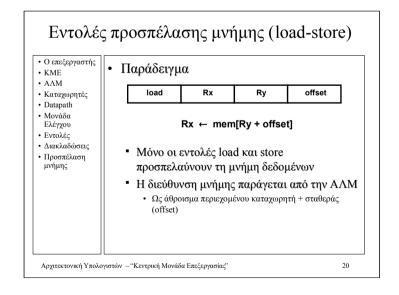


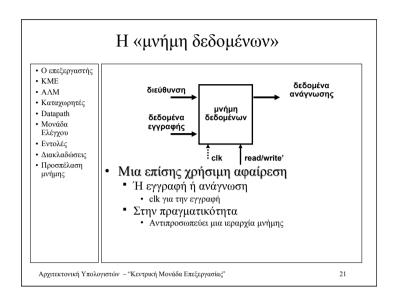


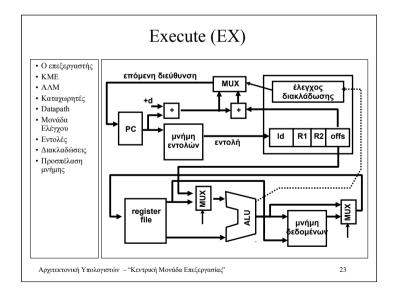


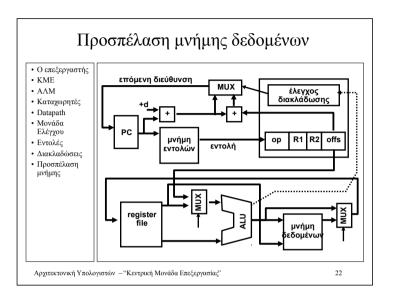


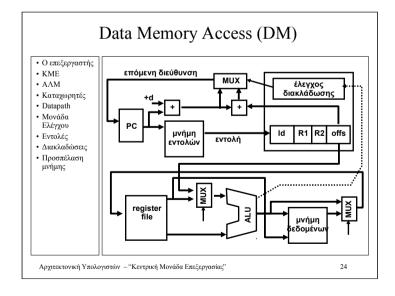


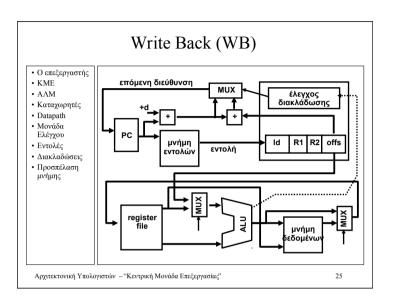












Σύνοψη λειτουργίας ΚΜΕ

- Ο επεξεργαστής
- KME
- ΑΛΜ
- Καταχωρητές
- Datapath
 Μονάδα Ελέγχου
- Εντολές
- Διακλαδώσεις
 Προσπέλαση μνήμης
- Σύνοψη

- Κύκλοι ρολογιού ανά εντολή
 - Clocks per Instruction (CPI)
- Περίοδος κύκλου ρολογιού
- Clock Cycle (Period) (CC)
- Στο σημερινό παράδειγμα ΚΜΕ
 - CPI = 1
 - CC σταθερό, εξαρτάται από την πιο χρονοβόρα εντολή
 - Όχι αποδοτικό σχήμα
 - Υπάρχει τεχνική για βελτίωση της απόδοσης;
 - (στο επόμενο μάθημα)

Αρχιτεκτονική Υπολογιστών – "Κεντρική Μονάδα Επεξεργασίας"

26