Ιόνιο Πανεπιστήμιο – Τμήμα Πληροφορικής Αρχιτεκτονική Υπολογιστών 2018-19

Διασύνδεση Εισόδου-Εξόδου

(συσκευές και δίαυλοι Ε/Ε)

http://mixstef.github.io/courses/comparch/



Μ.Στεφανιδάκης

Μεταφορά δεδομένων

 Διασυνδετικοί δίαυλοι

Ποιο θα μπορούσε

έναν διασυνδετικό

δίαυλο εκτός της

να είναι το

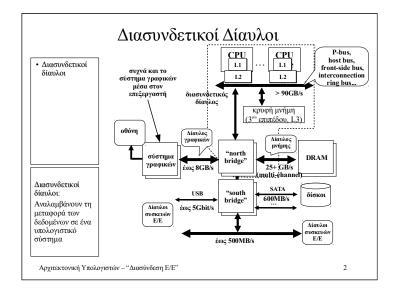
απόδοσης;

ζητούμενο από

- Σε ένα υπολογιστικό σύστημα
 - Μεταφορά δεδομένων επεξεργασίας
 - Μεταξύ ΚΜΕ, κύριας μνήμης και συσκευών Ε/Ε
 - Απόδοση των διαύλων μεταφοράς
 - Σημαντική παράμετρος για τη συνολική απόδοση του υπολογιστή
- Χαρακτηριστικά διαύλων
 - Υπάρχει μεγάλη ποικιλία διαύλων
 - Με διαφορετικά λειτουργικά χαρακτηριστικά
 - Ανάλογα με τον ρόλο του καθενός διαύλου
 - Αναλογά με τον ρολό του κάθενος διάθλου
 - Σε ένα υπολογιστικό σύστημα τα διασυνδεόμενα μέρη (και ιδίως οι συσκευές Ε/Ε) έχουν τελείως διαφορετικές ανάγκες μεταφοράς δεδομένων

Αρχιτεκτονική Υπολογιστών - "Διασύνδεση Ε/Ε"

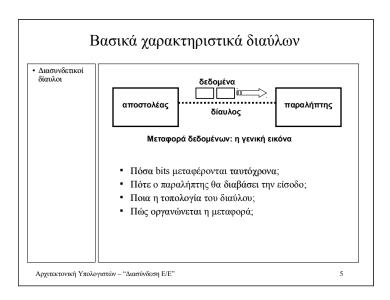
2

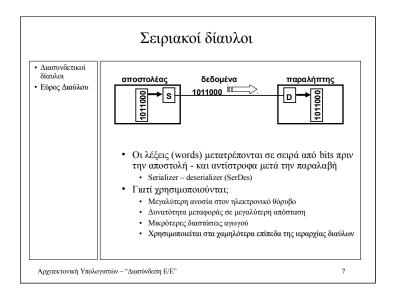


Τι διασυνδέει ένας δίαυλος;

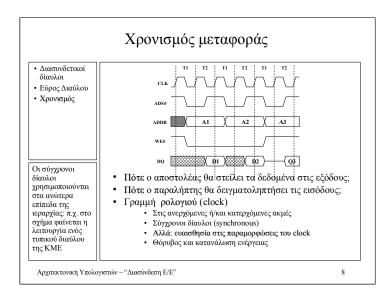
- Διασυνδετικοί δίαυλοι
- Μέσα στο ολοκληρωμένο κύκλωμα
 - π.χ. ΚΜΕ-κρυφή μνήμη
 - Μέσα στο ολοκληρωμένο κύκλωμα επιτυγχάνεται η μέγιστη ταχύτητα μεταφοράς των δεδομένων, μέσω αγωγών μετάλλου "τυπωμένων" στην επιφάνεια πυριτίου
- Πάνω στο ίδιο τυπωμένο κύκλωμα
 - π.χ μεταξύ κύριας μνήμης και ελεγκτή μνήμης
 - Αγωγοί σχεδιασμένοι με ακρίβεια πάνω στο τυπωμένο κύκλωμα
- Μεταξύ τυπωμένων κυκλωμάτων
 - π.χ η διασύνδεση με τις μονάδες δίσκου
 - Διασύνδεση μέσω εύκαμπτων καλωδίων σε αποστάσεις της τάξης του ενός μέτρου
- Μεταξύ υπολογιστικών συστημάτων
 - π.χ η δικτυακή σύνδεση

Αρχιτεκτονική Υπολογιστών – "Διασύνδεση Ε/Ε"





Παράλληλοι δίαυλοι • Διασυνδετικοί δεδομένα δίαυλοι • Εύρος Διαύλου παραλήπτης αποστολέας εύρος διαύλου = n bits Πολλαπλασιασμός των bits που μεταφέρονται • Συχνά ο ρυθμός μετριέται σε μεταφορές/s (T/s) Ο ρυθμός Π.χ. 10MT/s για δίαυλο εύρους 64 bits → 640Mb/s μεταφοράς Πολύ υψηλοί ρυθμοί μεταφοράς δεδομένων μετριέται πάντοτε Αλλά και μεγάλος ηλεκτρονικός "θόρυβος" σε μονάδες με βάση το 10: Απαιτείται ακριβής σχεδιασμός για να διατηρηθεί η ποιότητα του σήματος και ο συγχρονισμός στη μεταφορά δεδομένων ρυθμός 1Mb/s = 106 b/s Χρησιμοποιείται στα υψηλότερα επίπεδα της ιεραρχίας διαύλων Αρχιτεκτονική Υπολογιστών - "Διασύνδεση Ε/Ε"



Άλλα σχήματα χρονισμού

- Διασυνδετικοί δίαυλοι
- Εύρος Διαύλου
- Χρονισμός

της χρονικής

επίπεδα της

δίαυλος USB)

δεδομένα

Σειριακοί δίαυλοι με ενσωμάτωση πληροφορίας στα χρησιμοποιούνται στα κατώτερα ιεραρχίας (π.χ. ο

STROBE# READY#

Ασύγχρονοι δίαυλοι (χωρίς ρολόι)

- Σήματα συγχρονισμού
- Ανοσία σε παραμορφώσεις σημάτων
- Αλλά: αργότερη μεταφορά πολύπλοκη ανταλλαγή

Ενσωμάτωση ρολογιού στα δεδομένα

- Δεν υπάρχει ξεχωριστή γραμμή clock
- Αλλά ο παραλήπτης μπορεί να συμπεράνει για το ρολόι του αποστολέα αν το μεταδιδόμενο σήμα έχει ικανό αριθμό ακμών (εναλλαγές μεταξύ 0 και 1)

Αρχιτεκτονική Υπολογιστών - "Διασύνδεση Ε/Ε"

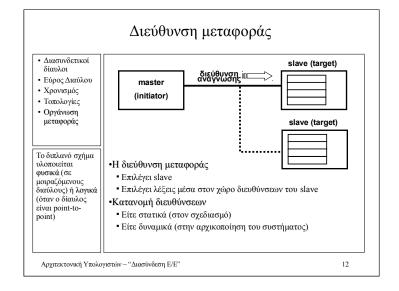
Αρχιτεκτονική Υπολογιστών – "Διασύνδεση Ε/Ε"

9

11

Οργάνωση μεταφοράς • Διασυνδετικοί slave (target) δίαυλοι διεύθυνση 🖂 • Εύρος Διαύλου master • Χρονισμός (initiator) ^{□0]} δεδομένα ανάγνωσης • Τοπολογίες • Οργάνωση μεταφοράς χώρος διευθύνσεων slave (target) διεύθυνση ίπ master δεδομένα 🗉 εγγραφής (initiator) Η φορά της Η μεταφορά ελέγχεται από τον master "ανάγνωσης" και • Ανάγνωση ή εγγραφή από/στον χώρο διευθύνσεων του της "εγγραφής" slave ορίζεται κατά • Σε ποιον slave και σε ποιες λέξεις του slave γίνεται η μεταφορά σύμβαση!

Τοπολογίες Διαύλων • Διασυνδετικοί δίαυλοι • Εύρος Διαύλου В Γ • Χρονισμός • Τοπολογίες Μοιραζόμενος δίαυλος | Δ | Μοιραζόμενος δίαυλος Point-to-point Η παλαιότερη λύση Αναγκαία η διαιτησία για την κατοχή του διαύλου Κακή ποιότητα σημάτων → χαμηλότερη ταχύτητα Point-to-point Διασύνδεση πάντα μεταξύ δύο σημείων Τμήματα συγκέντρωσης-ανταλλαγής δεδομένων Hubs ή switches Νεώτερες λύσεις για υψηλότερη ταχύτητα μεταφοράς Αρχιτεκτονική Υπολογιστών - "Διασύνδεση Ε/Ε" 10



Φάσεις μεταφοράς

- Διασυνδετικοί δίαυλοι
- Εύρος Διαύλου
- ΧρονισμόςΤοπολογίες
- Οργάνωση μεταφοράς

μεταφοράς, η χρήσιμη πληροφορία είναι (max) το 70% της μεταδιδόμενης! Σπάνια επιτυγχάνονται οι ρυθμοί μεταφοράς (peak rates) που αναφέρονται στις αναφέρονται στις

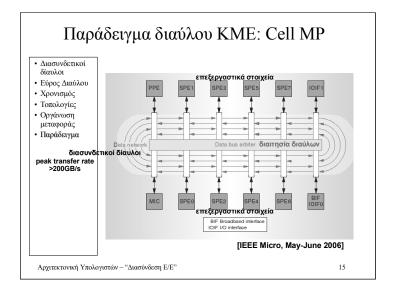
προδιαγραφές!

Λόγω των φάσεων

- Σε κάθε μεταφορά σε έναν δίαυλο
- Ορισμένες (ή όλες) από τις εξής φάσεις:
 - Διαιτησία (arbitration)
 - Σε μοιραζόμενους διαύλους, απόκτηση του διαύλου
 - Αίτηση (request)
 - Αποστολή διεύθυνσης, κατεύθυνσης μεταφοράς (read/write), μήκους μεταφερόμενων δεδομένων (σε bytes)
 - Απόκριση (response)
 - Κατάσταση μεταφοράς (ολοκλήρωση, αποτυχία, επανάληψη, αναμονή)
 - Δεδομένα (data)
 - Τα μεταφερόμενα δεδομένα (όταν υπάρχουν)

Αρχιτεκτονική Υπολογιστών – "Διασύνδεση Ε/Ε"

13



Πληροφορία μεταφοράς

- Διασυνδετικοί δίαυλοι
- Εύρος Διαύλου
- Χρονισμός
 Τοπολογίες
- Οργάνωση μεταφοράς
- Διεύθυνση δεδομένα εντολές/κατάσταση
- Παράλληλοι δίαυλοι
 - Συνήθως χρησιμοποιούνται ξεχωριστές γραμμές ανά είδος πληροφορίας
 - Συχνά κάποιες πληροφορίες είναι χρονικά πολυπλεγμένες για οικονομία στο πλήθος αγωγών
 - Π.χ. διεύθυνση-δεδομένα
- Σειριακοί δίαυλοι
 - Τα πακέτα δεδομένων που ανταλλάσσονται περιέχουν και τα 3 είδη πληροφορίας

Αρχιτεκτονική Υπολογιστών - "Διασύνδεση Ε/Ε"

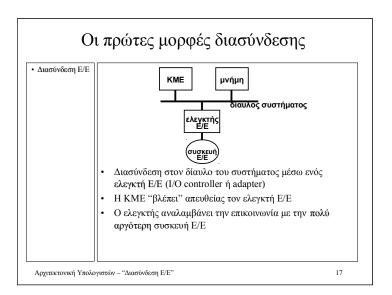
14

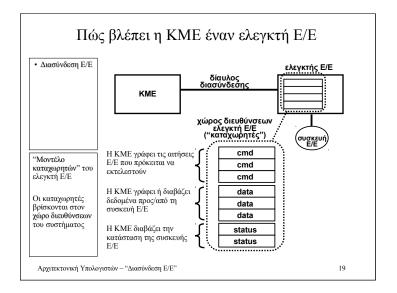
Διασύνδεση συσκευών Ε/Ε

Διασύνδεση Ε/Ε

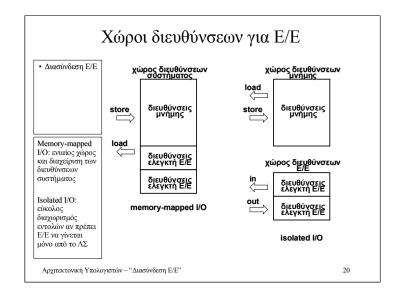
- Κατηγορίες συσκευών Ε/Ε ανάλογα με την διασύνδεσή τους στο σύστημα
 - 1. Καθορισμός από τη σχεδίαση του συστήματος
 - Βασικά μέρη συστήματος (στη μητρική πλακέτα)
 - Το ΒΙΟς γνωρίζει ήδη για τις συσκευές αυτές
 - 2. Προσθήκη κατά τη σύνθεση του συστήματος
 - Κάρτες επέκτασης
 - Αναγνώριση κατά την εκκίνηση του συστήματος
 - 3. Προσθήκη κατά τη λειτουργία του συστήματος
 - Συσκευές που συνδέονται εξωτερικά στο σύστημα
 - Αναγνώριση κατά τη λειτουργία του συστήματος (hot-plug)

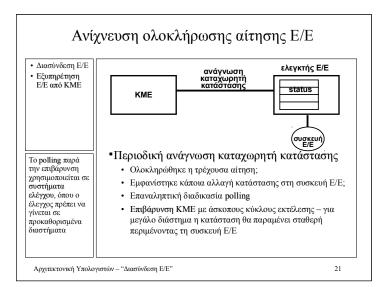
Αρχιτεκτονική Υπολογιστών – "Διασύνδεση Ε/Ε"





Ο ρόλος ενός ελεγκτή Ε/Ε • Διασύνδεση Ε/Ε • Αποστολή εντολών προς τη συσκευή Ε/Ε Μετάφραση των αιτήσεων Ε/Ε της ΚΜΕ • Μόνο εντολές load-store φτάνουν στον ελεγκτή από την ΚΜΕ! Λήψη ένδειξης κατάστασης συσκευής Ε/Ε Δυνατότητα ελέγχου πορείας μιας αίτησης Ε/Ε • Οι αιτήσεις Ε/Ε ολοκληρώνονται πολύ αργά σε σχέση με την ταχύτητα επεξεργασίας της ΚΜΕ! • Ειδοποίηση της ΚΜΕ Μετά την ολοκλήρωση αίτησης Ε/Ε Πώς επικοινωνεί η • Μηχανισμός interrupts ΚΜΕ με τον Παροχή δεδομένων από συσκευή Ε/Ε ελεγκτή για την υλοποίηση των • Προς την ΚΜΕ ή αυτόνομα προς τη μνήμη λειτουργιών αυτών; Μηχανισμός DMA Αρχιτεκτονική Υπολογιστών - "Διασύνδεση Ε/Ε" 18

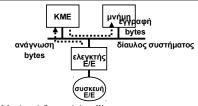




Μετακίνηση δεδομένων από/προς μνήμη

- Διασύνδεση Ε/Ε
- Εξυπηρέτηση Ε/Ε από ΚΜΕ

Εάν η συσκευή Ε/Ε είναι κάρτα δικτόυο 100Mbps Ethernet και δημιουργεί διακοπή για κάθε πακέτο με μέσο μήκος 256 bytes, πόσες φορές/sec θα ζητηθεί εξυπηρέτηση από την ΚΜΕ;



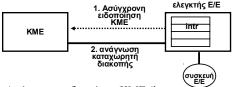
- Μετά από διακοπή ή polling
- Η ΚΜΕ επαναληπτικά διαβάζει δεδομένα από τον ελεγκτή Ε/Ε και τα γράφει στη μνήμη – και το αντίστροφο
- Σημαντική επιβάρυνση της ΚΜΕ όσο
 - το μέγεθος των δεδομένων κάθε αίτησης Ε/Ε αυξάνονται
 - ο ρυθμός ολοκλήρωσης αιτήσεων Ε/Ε αυξάνεται

Αρχιτεκτονική Υπολογιστών - "Διασύνδεση Ε/Ε"

23

Ανίχνευση ολοκλήρωσης αίτησης Ε/Ε

- Διασύνδεση Ε/Ε
- Εξυπηρέτηση Ε/Ε από ΚΜΕ



Παλαιότερα ο ελεγκτής ειδοποιούσε την ΚΜΕ με ξεχωριστό σήμα διακοπής. Σήμερα αυτό υλοποιείται με ανταλλαγή μηνυμάτων μέσω του διασλουδεσης

- Ασύγχρονη ειδοποίηση ΚΜΕ (interrupts)
 - Ο ελεγκτής ειδοποιεί την ΚΜΕ για αλλαγή κατάστασης της συσκευής Ε/Ε
 - Στο μεταξύ η ΚΜΕ μπορεί να εκτελεί άλλη διεργασία
 - Η διακοπή θα προκαλέσει την εκτέλεση ρουτίνας εξυπηρέτησης διακοπής (interrupt service routine – ISR)
 - Ενδεχομένως η ΚΜΕ θα χρειαστεί πρόσθετη πληροφορία από ελεγκτή σχετικά με την αιτία της διακοπής

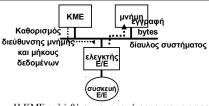
Αρχιτεκτονική Υπολογιστών – "Διασύνδεση Ε/Ε"

22

Direct Memory Access (DMA)

- Διασύνδεση Ε/Ε
- Εξυπηρέτηση Ε/Ε από ΚΜΕ

Οταν το σύστημα χρησημοποιεί εικονική μνήμη, θα πρέπει να ληφθούν τα κατάλληλα μέτρα όστε κατά τη μεταφορά DMA τα δεδομένα να τοποθετηθούν στη σωστή φυσική διεύθυνση



- Η ΚΜΕ απλά θέτει τις παραμέτρους της μεταφοράς
- Ο ελεγκτής διεκδικεί τον δίαυλο του συστήματος και μεταφέρει δεδομένα απευθείας προς/από τη μνήμη
 - Ή ξεχωριστός ελεγκτής DMA
 - Η ΚΜΕ μπορεί να εκτελεί άλλη διεργασία
 - Σύγκρουση στη μνήμη, αλλά ή ΚΜΕ έχει και την κρυφή μνήμη!

Αρχιτεκτονική Υπολογιστών - "Διασύνδεση Ε/Ε"

Η εμφάνιση του περιφερειακού διαύλου

- Διασύνδεση Ε/Ε
- Εξυπηρέτηση Ε/Ε από ΚΜΕ
- Δίαυλοι Ε/Ε

Εμφάνιση της ιεραρχίας διασυνδετικών διαύλων, με διαφορετικούς ρυθμούς μεταφοράς κΜΕ μνήμη
οιαυλος συστήματος (FSB)
"bridge"
περιφερειακός δίαυλος
(π.χ. PCI)
ελεγκτής
Ε/Ε
συσκευή

- Οι συσκευές Ε/Ε (περιφερειακές συσκευές) συνδέονται σε περιφερειακό δίαυλο
- Η ΚΜΕ "βλέπει" μόνο μια "συσκευή": peripheral bus bridge
 - Μέσω της οποίας γίνεται η προσπέλαση των συσκευών Ε/Ε

Αρχιτεκτονική Υπολογιστών – "Διασύνδεση Ε/Ε"

