Ιόνιο Πανεπιστήμιο – Τμήμα Πληροφορικής Αρχιτεκτονική Υπολογιστών 2020-21

Εισαγωγή στην Αρχιτεκτονική Η/Υ

(θεμελιώδεις αρχές λειτουργίας των υπολογιστών)

http://mixstef.github.io/courses/comparch/



Μ.Στεφανιδάκης

Το μάθημα συνοπτικά

• Το μάθημα

- Ασκήσεις
 - Σχεδίαση απλής κεντρικής μονάδας επεξεργασίας και προσομοίωση
 - Σταδιακά, κάθε εβδομάδα
 - Βαθμολόγηση: με τη μορφή bonus
 - προϋπόθεση: έγκαιρη παράδοση ασκήσεων
- Προτεινόμενα Βιβλία
 - D.A.Patterson & J.L.Hennessy, "Οργάνωση και Σχεδίαση Υπολογιστών (Τόμος Α΄)", Κλειδάριθμος, 2010.
 - W. Stallings, "Οργάνωση και αρχιτεκτονική υπολογιστών", ΤΖΙΟΛΑ, 2020.

Αρχιτεκτονική Υπολογιστών – "Εισαγωγή στην Αρχιτεκτονική Η/Υ"

3

Το μάθημα συνοπτικά

• Το μάθημα

• Θεωρητικό μέρος

- Αρχιτεκτονική οργάνωση
 - Επεξεργαστή
 - Κύριας και κρυφής μνήμης
 - Διαύλων και συσκευών Ε/Ε
- Θέματα απόδοσης σε ένα υπολογιστικό σύστημα
- Προηγμένες αρχιτεκτονικές Η/Υ (εισαγωγή)
- Βαθμολόγηση: γραπτές εξετάσεις

Αρχιτεκτονική Υπολογιστών – "Εισαγωγή στην Αρχιτεκτονική Η/Υ"

,

Τι είναι ένα «υπολογιστικό σύστημα»;

Υπολογιστικά Συστήματα

- Οι κλασικοί υπολογιστές...
 - Τύπου Desktop, Laptop, Notebook
 - Υπερυπολογιστές
 - Supercomputers
- Αλλά επίσης και...
 - Tablets και Smartphones
 - E-book readers
- Ο κατάλογος δεν σταματά εδώ
 - Τι συμβαίνει με τις συσκευές που δεν είναι αλλά περιέχουν υπολογιστές (ενσωματωμένα συστήματα);

Αρχιτεκτονική Υπολογιστών – "Εισαγωγή στην Αρχιτεκτονική Η/Υ"

Ενσωματωμένα συστήματα

Υπολογιστικά
 Συστήματα

Ποια είναι η

μεγαλύτερο

αρχιτεκτονική του

μικροεπεξεργαστή

που παράγεται σε

αριθμό ανά έτος;

- "Embedded Systems"
 - Μια πολύ μεγάλη αγορά
 - 95% των μικροεπεξεργαστών που πωλούνται ανά έτος καταλήγει σε ένα ενσωματωμένο σύστημα
 - Συστήματα ειδικών απαιτήσεων
 - Ιατρικά, συγκοινωνίες, εργοστάσια, συλλογή πληροφοριών, δικτυακές συσκευές...
 - Καταναλωτικά προϊόντα
 - · Smartphones
 - Αυτοκίνητα
 - Το σύνολο σχεδόν των σύγχρονων οικιακών συσκευών

Αρχιτεκτονική Υπολογιστών - "Εισαγωγή στην Αρχιτεκτονική Η/Υ"

Αρχιτεκτονική: υλικό μόνο ή και λογισμικό;

- Υπολογιστικά Συστήματα
- Αρχιτεκτονική Η/Υ

Σε ποια

συστήματα έχει

η αρχιτεκτονική

του λογισμικού;

ιδιαίτερη σημασία

- Το λογισμικό είναι σημαντικό μέρος ενός υπολογιστικού συστήματος
 - Ορίζει τον τρόπο χρήσης του υλικού
 - Συνεπώς (συν-)διαμορφώνει
 - την απόδοση
 - την κατανάλωση ενέργειας
 - την αξιοπιστία
- «Η αρχιτεκτονική ασχολείται με το υλικό»
 - Η παραδοσιακή αντίληψη
- «Πρέπει να λαμβάνεται υπ'όψη και το λογισμικό»
 - Η σύγχρονη αντίληψη

Αρχιτεκτονική Υπολογιστών - "Εισαγωγή στην Αρχιτεκτονική Η/Υ"

7

Αρχιτεκτονική Η/Υ

- Υπολογιστικά
 Συστήματα
- Αρχιτεκτονική Η/Υ



Ανήκει το λογισμικό στο διπλανό σχήμα;

- Η αρχιτεκτονική συγκροτεί υπολογιστικά συστήματα χρησιμοποιώντας την υπάρχουσα τεχνολογία
- και προδιαγράφει (ωθεί) τη μελλοντική τεχνολογία

Αρχιτεκτονική Υπολογιστών - "Εισαγωγή στην Αρχιτεκτονική Η/Υ"

`

Ο υπολογιστής ως ιεραρχία επιπέδων

- Υπολογιστικά Συστήματα
- Αρχιτεκτονική

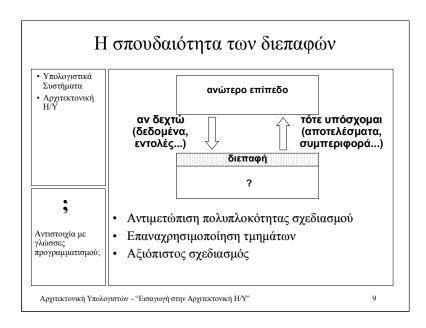
Εφαρμογές
ΑΡΙ
ΛΣ & βιβλιοθήκες
Αρχιτεκτονική Εντολών (ISA)
Υλικό εκτέλεσης
(μικροεπεξεργαστής)
Μνήμη Συσκευές
Ε/Ε

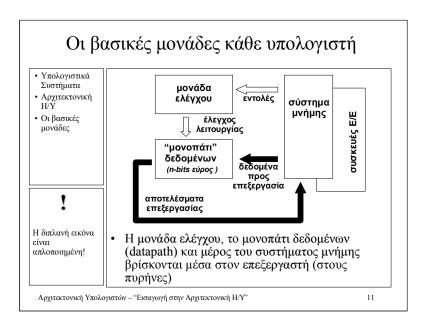
Τι ακριβώς είναι μια διεπαφή (interface); Γιατί είναι τόσο

σημαντική έννοια;

- Αρχιτεκτονική Συνόλου Εντολών
 - Instruction Set Architecture (ISA)
 - Η διεπαφή υλικού-λογισμικού

Αρχιτεκτονική Υπολογιστών – "Εισαγωγή στην Αρχιτεκτονική Η/Υ"





Αρχιτεκτονική: ο τελικός στόχος

- Υπολογιστικά
 Συστήματα
- Αρχιτεκτονική Η/Υ

Ποια η διαφορά

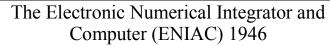
αξιόπιστης εκτέλεσης;

μεταξύ γρήγορης εκτέλεσης και

- Η αξιοποίηση με τον καλύτερο δυνατό τρόπο του υλικού και λογισμικού για την ανάπτυξη
 - Αποδοτικών συστημάτων
 - Γρήγορη εκτέλεση προγραμμάτων γενικού σκοπού
 - Υπερυπολογιστές, προσωπικοί υπολογιστές
 - Αξιόπιστων συστημάτων
 - Ασφαλής εκτέλεση προγραμμάτων ειδικού σκοπού
 - Συστήματα πραγματικού χρόνου
 - Προσιτών συστημάτων
 - Ικανοποιητική εκτέλεση με μικρό κόστος-ενέργεια
 - Καταναλωτικές συσκευές

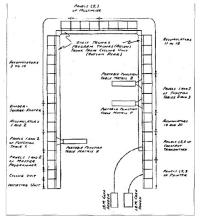
Αρχιτεκτονική Υπολογιστών – "Εισαγωγή στην Αρχιτεκτονική Η/Υ"

10

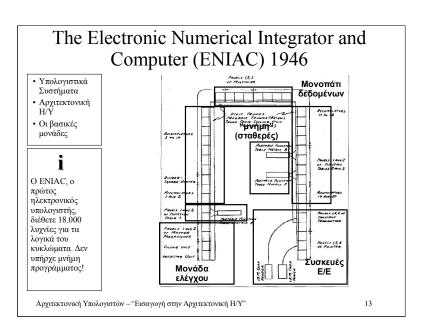


- Υπολογιστικά Συστήματα
- Αρχιτεκτονική
- Οι βασικές μονάδες

Ο ΕΝΙΑC, ο πρώτος ηλεκτρονικός υπολογιστής, διέθετε 18.000 λυχνίες για τα λογικά του κυκλώματα. Δεν υπήρχε μνήμη προγράμματος!



Αρχιτεκτονική Υπολογιστών – "Εισαγωγή στην Αρχιτεκτονική Η/Υ"



Ηλεκτρονικά κυκλώματα

- Υπολογιστικά Συστήματα
- Αρχιτεκτονική Η/Υ
- Οι βασικές μονάδες
- Ηλεκτρονικά κυκλώματα
- Σε κάθε υπολογιστή απαιτούνται
 - Λογικά κυκλώματα
 - Για την εκτέλεση πράξεων
 - Και για τη σύγκριση και λήψη αποφάσεων
 - Κυκλώματα μνήμης
 - Για την αποθήκευση δεδομένων
 - Και για την αποθήκευση εντολών
 - Κυκλώματα διασύνδεσης
 - Για τη μεταφορά δεδομένων μεταξύ των μονάδων του υπολογιστή
 - Για τη μεταφορά μεταξύ των τμημάτων ενός ολοκληρωμένου κυκλώματος (chip)

Αρχιτεκτονική Υπολογιστών - "Εισαγωγή στην Αρχιτεκτονική Η/Υ"

15

Ένα τυπικό υπολογιστικό σύστημα CPU • Υπολογιστικά core core συχνά και το Συστήματα σύστημα γραφικών • Αρχιτεκτονική μέσα στον H/Y επεξεργαστή διασυνδετικός δίαυλος • Οι βασικές κρυφή μνήμη μονάδες (300 επιπέδου) οθόνη M-bus PCIe (mem bus) "north Ο ρυθμός σύστημα DRAM bridge" μεταφοράς δεδομένων ανάμεσα στα διάφορα μέρη του σκληροί USB υπολογιστή ποντίκι. bridge" CD/DVD, επηρεάζει πληκτρολόγιο δικτυακή καθοριστικά τη εκτυπωτές, σύνδεση σαρωτές... συνολική απόδοση του συστήματος οι ρυθμοί μεταφοράς που δίνονται είναι οι θεωρητικά μέγιστοι! Αρχιτεκτονική Υπολογιστών - "Εισαγωγή στην Αρχιτεκτονική Η/Υ"

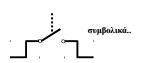
Πριν τα σύγχρονα ηλεκτρονικά

- Υπολογιστικά
 Συστήματα
- Αρχιτεκτονική
- Архітектовів Н/Ү
- Οι βασικές μονάδες
- Ηλεκτρονικά κυκλώματα
- Παλαιότερα χρησιμοποιήθηκαν...
 - Λογικά κυκλώματα
 - Μηχανικά συστήματα (γρανάζια)
 - Ηλεκτρομηχανικά (ρελέ)
 - Λυχνίες κενού
 - Κυκλώματα μνήμης
 - Τα ίδια, αλλά και...
 - Γραμμές υδραργύρου (!) καθοδική οθόνη (!)
 - Κυκλώματα διασύνδεσης
 - Καλώδια!

Αρχιτεκτονική Υπολογιστών – "Εισαγωγή στην Αρχιτεκτονική Η/Υ"

Το τρανζίστορ MOS(FET)

- Υπολογιστικά Συστήματα
- Αρχιτεκτονική Η/Υ
- Οι βασικές μονάδες
- Ηλεκτρονικά κυκλώματα



- Ο μικροσκοπικός διακόπτης των σύγχρονων κυκλωμάτων
 - Η θεωρία λειτουργίας του είναι γνωστή από το 1925...
 - ...αλλά τα πρώτα λειτουργικά τρανζίστορ
 MOS κατασκευάστηκαν στη δεκαετία του 60

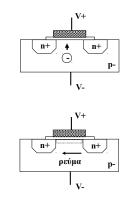
Αρχιτεκτονική Υπολογιστών - "Εισαγωγή στην Αρχιτεκτονική Η/Υ"

17

Λειτουργία του τρανζίστορ MOS(FET)

- Υπολογιστικά Συστήματα
- Αρχιτεκτονική Η/Υ
- Οι βασικές μονάδες
- Ηλεκτρονικά κυκλώματα





Αρχιτεκτονική Υπολογιστών – "Εισαγωγή στην Αρχιτεκτονική Η/Υ"

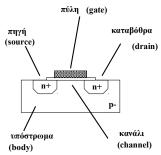
19

Το τρανζίστορ MOS(FET)

- Υπολογιστικά
 Συστήματα
- Αρχιτεκτονική Η/Υ
- Οι βασικές μονάδες
- Ηλεκτρονικά κυκλώματα



Το τρανζίστορ αυτό είναι τύπου NMOS. Υπάρχει και το συμπληρωματικό PMOS.

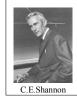


«διδακτικό» επίπεδο σχήμα.. σήμερα τα τρανζίστορ διαθέτουν πτερύγια (fins) ως κανάλι, με την πύλη στις τρεις πλευρές τους

Αρχιτεκτονική Υπολογιστών – "Εισαγωγή στην Αρχιτεκτονική Η/Υ"

Ψηφιακά Ηλεκτρονικά και Δυαδική λογική

- Υπολογιστικά Συστήματα
- Αρχιτεκτονική
- Οι βασικές μονάδες
- Ηλεκτρονικά κυκλώματα
- Η δυαδική λογική ταιριάζει με την τεχνολογία του τρανζίστορ
 - 2 καταστάσεις: ON-OFF, 1-0
 - Ψηφιακά ηλεκτρονικά (2 στάθμες)
- Δυαδική άλγεβρα Boole
 - Λογική άλγεβρα
 - Συσχέτιση με διακοπτικά κυκλώματα
 - Shannon (1938)



Αρχιτεκτονική Υπολογιστών – "Εισαγωγή στην Αρχιτεκτονική Η/Υ"

20

Κατασκευή ολοκληρωμένων κυκλωμάτων

- Υπολογιστικά Συστήματα
- Αρχιτεκτονική H/Y
- Οι βασικές μονάδες
- Ηλεκτρονικά κυκλώματα

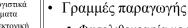
Λόγω της

γραμμή

παραγωγής

κοστίζει δισ. \$

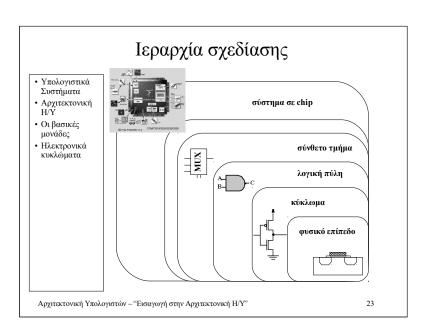
απαιτούμενης ακρίβειας, μια



- Φωτολιθογραφία με μάσκες
- Διεργασίες στα εκτεθειμένα μέρη
 - Οξείδωση, απόξεση, απόθεση μετάλλου, εμφύτευση ιόντων...(βλ. και μάθημα "Εισαγωγή στους Η/Υ")
- Επανάληψη βημάτων
- Ένα σύγχρονο ολοκληρωμένο κύκλωμα μικροεπεξεργαστή
 - Έχει επιφάνεια περίπου 280-400 mm²
 - Και περιέχει από 100 εκ. έως 30+ δισ.
 τρανζίστορ (συχνά σε πολλαπλά επίπεδα)

Αρχιτεκτονική Υπολογιστών - "Εισαγωγή στην Αρχιτεκτονική Η/Υ"

21



Η συρρίκνωση του τρανζίστορ

- Υπολογιστικά
 Συστήματα
- Αρχιτεκτονική Η/Υ
- Οι βασικές μονάδες
- Ηλεκτρονικά κυκλώματα

Νόμος του Moore:

ο αριθμός των

τρανζίστορ ανά

ολοκληρωμένο

διπλασιάζεται κάθε 1,5-2 χρόνια

- Πλεονεκτήματα
 - Ταχύτερη λειτουργία
 - Πιο γρήγοροι χρόνοι ON-OFF
 - Μικρότερη κατανάλωση ενέργειας
 - Για τον ίδιο αριθμό τρανζίστορ!
 - Μεγαλύτερη ολοκλήρωση
 - Μείωση κόστους παραγωγής και αύξηση λειτουργικότητας
- Τρέχουσα εμπορική τεχνολογία:
 - "10-7nm" (όρος marketing, παλαιότερα αντιστοιχούσε στο εύρος της πύλης του τρανζίστορ)

Αρχιτεκτονική Υπολογιστών – "Εισαγωγή στην Αρχιτεκτονική Η/Υ"

