卒業論文 2016年度(平成28年度)

ネットワークを活用した 高解像度映像伝送システムの設計と実装

慶應義塾大学 環境情報学部 山中 勇成

徳田・村井・楠本・中村・高汐・バンミーター・植原・三次・中澤・ 武田 合同研究プロジェクト

2017年1月

卒業論文 2016年度(平成28年度)

ネットワークを活用した 高解像度映像伝送システムの設計と実装

論文要旨

近年、現行のハイビジョン放送を超える超高繊細な画質による、4K・8K 映像の普及が世界中で加速している。4K 映像の帯域は 2K 映像と比較すると約 4 倍、現行のハイビジョン放送と比較すると約 8 倍にもなり、伝送方法とそのコストが課題である。そのため、映像業界では、映像機器と比べて比較的安価なネットワークリソースを活用して伝送する、Video over IP 化が進んでいる。

本研究では、汎用的なビデオインターフェースである HDMI から、映像を IP パケット化し、非圧縮の 4K 映像を伝送するシステムを設計、実装し、ネットワーク活用した映像伝送システムについて、評価?を行う。

本研究では、4K 映像キャプチャーボード、10Gbps ネットワークインターフェースカード を備えた汎用的なコンピューターで実装したソフトウェアと、Xilinx の 7-Series FPGA ボードで実装したハードウェアの両方を実装した。

評価として、4K 非圧縮映像の伝送を行う既製品である PFU QG70、実装したソフトウェア、実装したハードウェアのそれぞれにおいて遅延、重さ、XXX を計測し、XXX という結果となった。

キーワード

4K, IP 伝送, 映像配信システム, FPGA

慶應義塾大学 環境情報学部

山中 勇成

Abstract Of Bachelor's Thesis Academic Year 2016

Design and Implementation of Delivery System for High Resolution Video Utilizing Network

Summary

Eigo ga dekinai node Roma-ji de soreppoi hunniki wo daseruto iina.

Murippoi desu ne.

Write down your abstract here. Write down your abstract here.

Write down your abstract here. Write down your abstract here. Write down your abstract here. Write down your abstract here. Write down your abstract here. Write down your abstract here. Write down your abstract here. Write down your abstract here. Write down your abstract here. Write down your abstract here. Write down your abstract here. Write down your abstract here.

Write down your abstract here. Write down your abstract here.

Keywords

4K, Over IP, Video Streaming, FPGA

Bachelor of Arts in Environmental Information Keio University

Yusei Yamanaka

目 次

第1章	序論	1
1.1	本論文の背景	1
1.2	本論文が着目する課題	2
1.3	本論文の目的	2
1.4	本論文の構成	2
第2章	映像伝送システム	3
2.1	ビデオカメラ	
2.2	ディスプレイ	3
2.3	インターレース	3
2.4		
2.5	帯域	
2.6	インターフェース	
	2.6.1 VGA	
	2.6.2 DVI	
	2.6.3 HDMI	
	2.6.4 SDI	
2.7	伝送手法	
2.8	まとめ	5
第3章	ネットワークを活用した映像伝送	7
3.1	仮説	7
	3.1.1 Ethernet を 活用するメリット	7
3.2	目的	7
3.3	構成	7
3.4	関連研究	7
第4章	システムの設計・実装	9
4.1	UoIP	
4.2		
	ソフトウェアによる実装	
4.4		
7.7	4.4.1 FPGA の同路設計	c

第5草	部恤	13
5.1	評価手法	13
5.2	計測	13
	5.2.1 トラフィック	13
	5.2.2 遅延	13
	5.2.3 重量	13
5.3	考察	13
第6章	·····································	15
6.1	本研究のまとめ	15
6.2	今後の課題と展望・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	15
謝辞		16
参考文	献	18
付録A	$\Delta ext{ORF2015}$ での $100 ext{Gbps}$ 回線を使用した映像伝送と遠隔スイッチングの実証	
	実験	21
A.1	実験の構成	21
A.2	遠隔スイッチング	21
付録E	3 ORF2016 での実証実験	23
R 1	宝験の構成	23

図目次

2.1	YUV のピクセルあたりの色情報の構造	3
4.1	ソフトウェアによる実装の構成	9
4.2	Blackmagic Design Intensity Pro 4K キャプチャーボード	9
4.3	ハードウェアによる実装の構成	10
4.4	TED HDMI 2.0 FMC $ hghtarpoonup$ (TB-FMCH-HDMI4K)	10
4.5	Video Stream to Ethernet Packet Subsystem Diagram	11
4.6	Ethernet Packet to Video Stream Subsystem Diagram	12
4.7	Video Packet Structure	12
A.1	Video Stream to Ethernet Packet Subsystem Diagram	21

表目次

2.1	解像度、フレームレート、色空間による帯域の変化	4
4.1	HDMI RX Subsystem の Axi4-Stream インターフェース [2] より抜粋	11
4.2	HDMI TX Subsystem の Axi4-Stream インターフェース [3] より抜粋	11

第1章 序論

1.1 本論文の背景

近年、現行のハイビジョン放送を超える超高繊細な画質による、4K・8K 映像の普及が世界中で加速している。また、日本でも東京 2020 オリンピック・パラリンピックに向け、総務省が 4K・8K 映像の普及を後押しをしている。

現在の放送業界では、同軸ケーブルを使用する SDI と呼ばれる伝送規格で映像を伝送する事が一般的である。また、ハイビジョン放送の制作では、1080i と呼ばれる有効走査線数 1080 本のインターレース方式が一般的である。現行のハイビジョンと比較すると、4K 映像の帯域は約8 倍にもなり、伝送方法とそのコストが課題となっている。

SDI では 4K 映像の伝送を目的として、SMPTE ST-2081 および SMPTE ST-2082 により、 6G-SDI と 12G-SDI が定められている。しかし、現行のハイビジョンで使用される HD-SDI と比較すると、高周波による減衰を少なくするため、より太くより短い同軸ケーブルを使用しなければならず、現場での扱いづらさが課題である。

そのため、近年では、映像機器と比べて比較的安価なネットワークリソースを活用して 伝送する、Video over IP が進んでいる。SDI の伝送と比較して、IP 伝送には次のようなメ リットがある [6]。

● 1本のケーブルで複数や双方向の映像が可能

同軸ケーブルとは異なり、双方向での通信が可能なため、双方向の映像の伝送が1本のケーブルで可能である。SDIでは、単一の映像伝送を目的としているが、IP 伝送では帯域が許す限り複数の映像が伝送可能である。また、IP であるため、他のソフトウェアのデータなどの付加情報も可能である。

● 伝送スピードの向上

SDIでは、一般的に銅線を使用した同軸ケーブルを使うため、高周波を扱う場合に限界がある。しかし、IP 伝送で用いられる光ケーブルでは、より高周波を扱うことが可能である。

コストダウン

ネットワーク機器は、映像業界よりも先に 10G や 400G などの帯域に対応し、高速化が進んでいる。そのため、それらのリソースを活用することで映像機器に比べて、コストを飛躍的に抑えることが可能である。

1.2 本論文が着目する課題

Video over IP における伝送規格は、SMPTE 2022 とソニーの NMI が主流となっている [5] が、その他にも多くの規格が提唱され、市場では

1.3 本論文の目的

本論文では、

ネットワークを [4]

着目し、IPを利用するメリットが得られるはずである。

1.4 本論文の構成

本論文における以降の構成は次のとおりである。

2章では、本論文を理解するための前提となる、汎用的な映像伝送システムについての解説をする。色空間と帯域の関係などにも触れる。3章では、本論文の要となるネットワークを活用した映像伝送システムについて、本論文での実装との違いを踏まえ紹介する。4章では、ネットワークを活用した映像伝送システムを、ソフトウェアとハードウェアで設計、実装したことについて解説をする。5章では、4章で実装した映像伝送システムを、既存のIP伝送装置と比較をし、評価を行い、その結果について考察する。6章では、本論文のまとめと今後の展望についてまとめる。

また、付録 A では、ORF2015 での 100Gbps 回線を使用した映像伝送と遠隔スイッチングの実証実験についてまとめる。付録 B では、ORF2016 での実証実験についてまとめる。

第2章 映像伝送システム

- 2.1 ビデオカメラ
- 2.2 ディスプレイ
- 2.3 インターレース
- 2.4 色空間と色深度

一般的に液晶ディスプレイでは、1 ピクセルを赤、緑、青、すなわち RGB の 3 つの色信号で表現する。多くの PC やゲーム機の出力では、RGB の色空間が使われる。多くの PC やゲーム機の出力では、RGB それぞれ 8bit で表現する、これを色深度という。8bit の色深度では、1 ピクセルあたり 24bit となり、16,777,216 色を表現することができる。

一方、ビデオカメラでは、輝度信号 Y と、2 つの色差信号を使って表現される色空間である YUV が使われるが多い。[要出典] この方式の特徴は、「人間の目は明るさの変化には敏感だが、色の変化には鈍感である」という性質に基づいて、色度信号の情報量を減らすことができるという点にある。

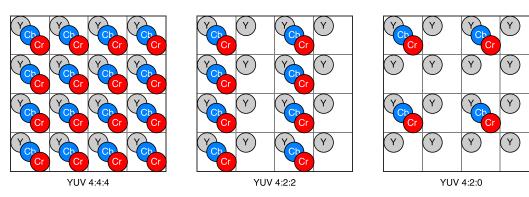


図 2.1: YUV のピクセルあたりの色情報の構造

YUV 4:4:4 では、輝度信号、色差信号共に 1 ピクセル毎である。YUV 4:2:2 では、輝度信号は 1 ピクセル毎、色差信号は 2 ピクセル毎であり、YUV 4:4:4 と比べ、帯域はおよそ 2/3 となる。YUV 4:2:0 では、輝度信号は 1 ピクセル毎、色差信号は 4 ピクセル毎であり、YUV 4:2:2 と比べ、帯域はおよそ 3/4 となり、YUV 4:4:4 と比べ、帯域はおよそ 1/2 となる。

2.5 帯域

帯域は解像度の他にも、インターレース、色空間、色深度により変化する。 表は次のように出力される。(表 2.1) 色深度は 8bit とする。

また、1920x1080、1920x1080p/60 2200x1125 148.5 SMPTE 274M 1Channel = 2200 * 1125 * 3 * 8 * 60 * 1.25/3

表 2.1: 解像度、フレームレート、色空間による帯域の変化

解像度	フレームレート	色空間	帯域	同期区間を含んだ帯域
3840x2160	60p	RGB	XX Gbps	XX Gbps
3840x2160	60p	YUV422	XX Gbps	XX Gbps
3840x2160	60p	YUV420	XX Gbps	XX Gbps
3840x2160	30p	RGB	XX Gbps	XX Gbps
3840x2160	30p	YUV422	XX Gbps	XX Gbps
1920x1080	60p	RGB	XX Gbps	XX Gbps
1920x1080	60p	YUV422	XX Gbps	XX Gbps
1920x1080	60i	RGB	XX Gbps	XX Gbps
1920x1080	60i	YUV422	XX Gbps	XX Gbps

2.6 インターフェース

2.6.1 VGA

2.6.2 DVI

Digital Visual Interface Transition Minimized Differential Signaling、TMDS VESA(Video Electronics Standards Association)によって標準化された デジタル映像信号の伝送方式。であり、赤、緑、青、クロックの4つのツイストペアケーブルで構成される。

2.6.3 HDMI

1.4 / 2.0

- 2.6.4 SDI
- 2.7 伝送手法
- 2.8 まとめ

第3章 ネットワークを活用した映像伝送

- 3.1 仮説
- 3.1.1 Ethernet を活用するメリット
- 3.2 目的
- 3.3 構成
- 3.4 関連研究

第4章 システムの設計・実装

- 4.1 UoIP
- 4.2 システム構成
- 4.3 ソフトウェアによる実装

本実装では、Blackmagic Design の Intensity Pro 4K を用いた。

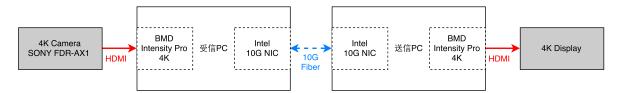


図 4.1: ソフトウェアによる実装の構成



図 4.2: Blackmagic Design Intensity Pro 4K キャプチャーボード

4.4 ハードウェアによる実装

4.4.1 FPGA の回路設計

Axi4-Stream, tuser $\boxtimes 4.5 \boxtimes 4.6$

本実装では、Xilinxの10 Gigabit Ethernet Subsystem、及び、Video Processing Subsystem を用いた。

本実装の概要を、図4.3に示す。

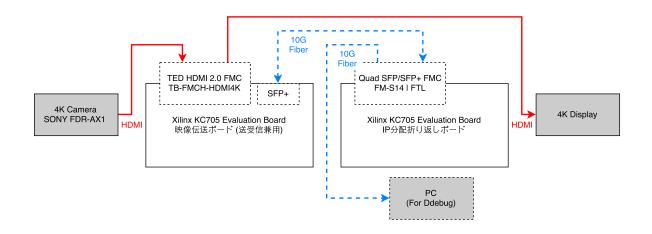


図 4.3: ハードウェアによる実装の構成



図 4.4: TED HDMI 2.0 FMC カード (TB-FMCH-HDMI4K)

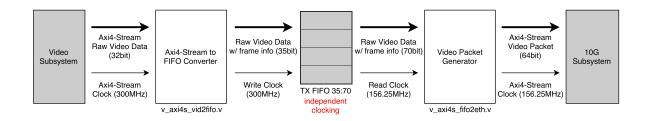
10 Gigabit Ethernet Subsystem の挙動に空いては、Xilinx PG157[1] を参照されたし。[3] [2]

表 4.1: HDMI RX Subsystem の Axi4-Stream インターフェース [2] より抜粋

Name	Direction	Width	Description
tdata	Output	3*BPC*PPC	Data
tlast	Output	1	End of line
tready	Input	1	Ready
tuser	Output	1	Start of frame
tvalid	Output	1	Valid

表 4.2: HDMI TX Subsystem の Axi4-Stream インターフェース [3] より抜粋

Name	Direction	Width	Description
tdata	Input	3*BPC*PPC	Data
tlast	Input	1	End of line
tready	Output	1	Ready
tuser	Input	1	Start of frame
tvalid	Input	1	Valid



☑ 4.5: Video Stream to Ethernet Packet Subsystem Diagram

図 4.7 に、本実装で用いたパケット構造を示す。



	Sync word 5bytes		Start of frame flag1byte	1st video pixel data 4bytes
1st video pixel data 4bytes		nth vdeo pixel data 🗼 4bytes	repeatable	padding 7bytes
	padding 7byte		End of line flag 1byte	

☑ 4.7: Video Packet Structure

第5章 評価

- 5.1 評価手法
- 5.2 計測
- 5.2.1 トラフィック
- 5.2.2 遅延
- 5.2.3 重量
- 5.3 考察

第6章 結論

- 6.1 本研究のまとめ
- 6.2 今後の課題と展望

謝辞

本研究を進めるにあたり、ご指導いただきました慶應義塾大学 環境情報学部教授 村井純博士、同学部教授 中村修博士、同学部准教授 Rodney D. Van Meter III 博士、同学部准教授 植原啓介博士、同学部准教授 中澤仁博士、SFC 研究所 上席所員 (訪問) 斉藤賢爾博士に感謝致します。

研究について日頃からご指導頂きました政策・メディア研究科博士課程 松谷健史氏、政策・メディア研究科特任助教 空閑洋平氏、XXXXXX 徳差雄太氏に感謝致します。研究室に所属したばかりの頃から本研究に至るまで、特定の分野にこだわらない広い視点で何年生の時であっても妥協のない姿勢で向かい合い、絶えず多くのご指導をいただきました。本研究を卒業論文としてまとめることができたのも両氏のおかげです。重ねて感謝申し上げます。

本研究の評価に必要な伝送装置の助言、機材を運搬していただいた一般社団法人 Mozilla Japan 工藤紀篤博士に感謝いたします。評価に必要な伝送装置を借用させていただいた慶應義塾大学デジタルメディア・コンテンツ統合研究センターの皆様に感謝いたします。長期の間、開発、実験用に 4K カメラなどの機器を借用させていただいた慶應義塾大学湘南藤沢メディアセンターマルチメディアサービスの皆様に感謝いたします。

研究室を通じた生活の中で多くの示唆を与えてくれた XXXX 氏、および Arch 研究グループの皆様に感謝します。また、徳田・村井・楠本・中村・高汐・バンミーター・植原・三次・中澤・武田 合同研究プロジェクトの皆様に感謝致します。

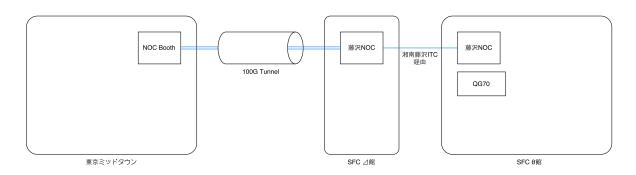
最後に、私の研究を支えてくれた両親をはじめとする親族、多くの友人・知人に感謝し、 謝辞と致します。

参考文献

- [1] 10 Gigabit Ethernet Subsystem v3.0 (PG157). https://www.xilinx.com/support/documentation/ip_documentation/axi_10g_ethernet/v3_0/pg157-axi-10g-ethernet.pdf.
- [2] HDMI 1.4/2.0 Receiver Subsystem v2.0 (PG236). https://www.xilinx.com/support/documentation/ip_documentation/v_hdmi_rx_ss/v2_0/pg236-v-hdmi-rx-ss.pdf.
- [3] HDMI 1.4/2.0 Transmitter Subsystem v2.0 (PG235). https://www.xilinx.com/support/documentation/ip_documentation/v_hdmi_tx_ss/v2_0/pg235-v-hdmi-tx-ss.pdf.
- [4] NTT 未来ねっと研究所. JGN を利用した 6 Gbit/s 4 K 非圧縮映像の IP ストリーム伝送および OXC によるストリーム切替実験. NTT 技術ジャーナル, pp. 36–39, 10 2006.
- [5] 小寺信良. 【小寺信良の週刊 Electric Zooma!】コンテンツの HDR 化、IP 伝送による作り手側の混乱。InterBEE で見た理想と現実- AV Watch. http://av.watch.impress.co.jp/docs/series/zooma/1033618.html.
- [6] 小寺信良. 【小寺信良の週刊 Electric Zooma!】第 733 回:裏方の大革命、4K 放送に向け、" IP 伝送"の道筋が見えてきた「InterBEE 2015」 AV Watch. http://av.watch.impress.co.jp/docs/series/zooma/732055.html.

付 録 A ORF2015での100Gbps回線を使用 した映像伝送と遠隔スイッチングの 実証実験

A.1 実験の構成



🗵 A.1: Video Stream to Ethernet Packet Subsystem Diagram

A.2 遠隔スイッチング

付録B ORF2016での実証実験

B.1 実験の構成

ほげほげ