



## 陳孟頡 (Jay Chen)

指導教授  
**張添烜**

研究題目  
**SNN LLM  
Accelerator**

我是交大電子所研究生陳孟頡，主修數位電路設計及AI加速器研究，專題研究獲學術研討會認可。我熱切希望能貢獻所學，將專業知識與實習經驗投入數位IC設計領域，為推動科技進步貢獻心力

### EXPERIENCES



- 2024 VLSICAD 會議論文
- 2024 APCCAS 會議論文  
SNN-Based Transformer Accelerator - VESTA
- 2025 聯詠科技 暑期實習  
Digital Design - ASIL Module Optimization
- 交大電機營 總召
- 交大系學會 幹部

### SKILLS & EXPERTISE



- 數位電路設計 (Verilog / SystemVerilog)
- 電路模擬驗證 (SPICE)
- 程式設計 (C++ / Python)



Phone: +886 970-353-248

Email: tkchieh28@gmail.com

Address: Hsinchu, Taiwan

### EDUCATION



- 國立台南第一高級中學  
2018 – 2021  
畢業排名前5%
- 國立陽明交通大學  
2021 – 2024  
電機工程學系 - GPA: 4.09 (18.82%)
- 國立陽明交通大學  
2025 – 2027  
電子研究所 - GPA: 4.3

### RELATED COURSES



- IC Lab – A+
- 計算機組織 – A+
- 數位積體電路 – A+
- 數位電路與系統 – A+
- 機器學習智能晶片設計 – A+
- 數位信號處理超大型積體電路 – A+