

# Controlador PWM: Diseño de Placa Base y Gabinete

Introducción al Diseño Asistido por Computadora (86.70) - FIUBA

Martin Klöckner ([mklockner@fi.uba.ar](mailto:mklockner@fi.uba.ar)) - 9 Diciembre 2024

Todos los Archivos del Trabajo [https://github.com/mjkloeckner/pwm\\_driver](https://github.com/mjkloeckner/pwm_driver)

## Introducción

En el presente trabajo se diseña la placa base y el gabinete de un controlador modulado por ancho de pulsos. Para el diseño de ambos componentes se utilizan programas de computadora, en particular KiCAD para el diseño y simulación de la placa base y FreeCAD para el diseño del gabinete y modelos 3D de componentes de la placa. Al final del trabajo se ensambla y se indican los costes de producción.

## Esquemático y Simulación

El circuito se trata de un controlador modulado por ancho de pulsos (controlador PWM en adelante) el diseño del circuito se obtuvo del post del usuario Creative Creator en el sitio web [hackster.io](https://hackster.io).<sup>[1]</sup>

En la figura 1 a continuación se muestra el esquemático completo dibujado en KiCAD siguiendo el diseño mencionado previamente. Además se agrega una fuente de alimentación de 12 volts, B1, junto con un LED y una resistencia como carga, esto para simular el circuito, como se muestra en la directiva de simulación de LTSpice, la cual indica una simulación de tipo transitoria con intervalo de tiempo de 10 us y un total de muestra de 2 ms.

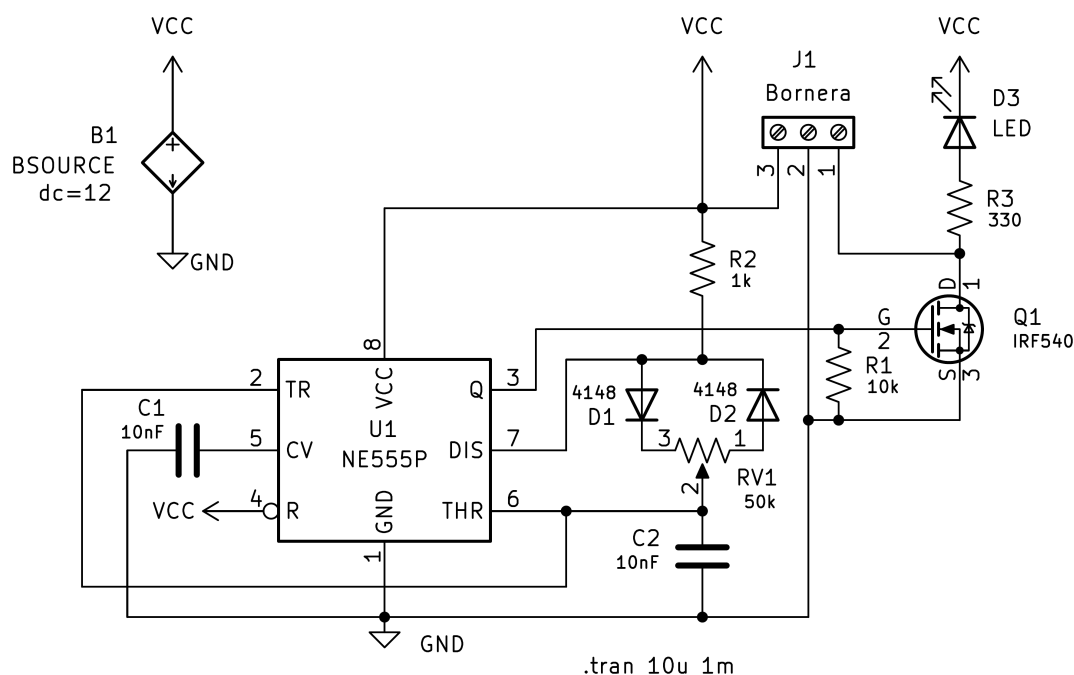


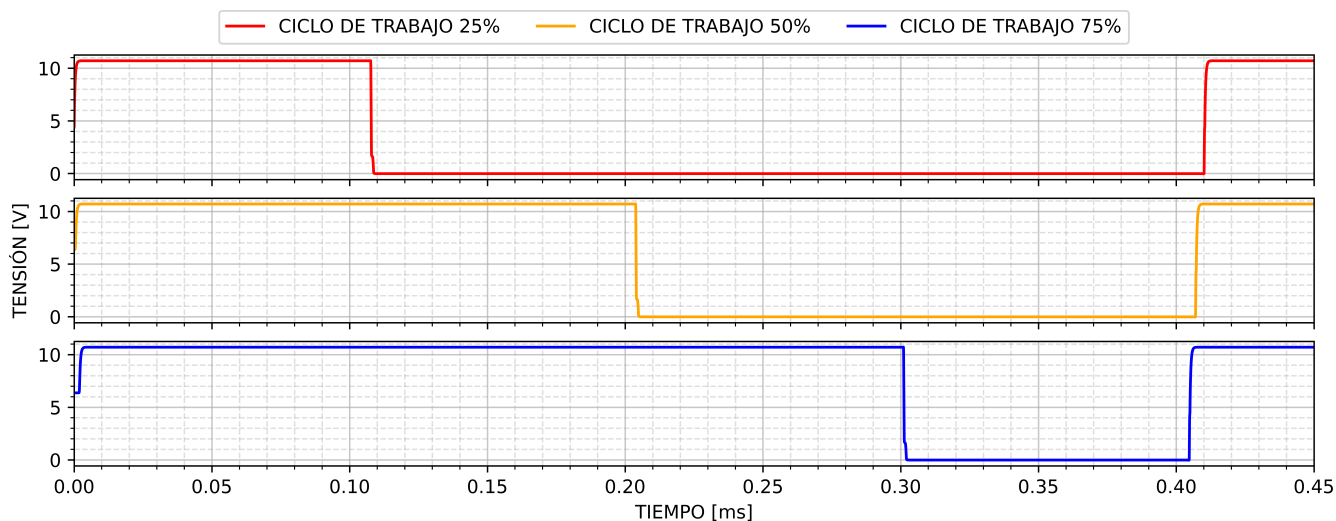
Figura 1: Circuito Diseñado en KiCAD

El circuito se trata de alimentar un MOSFET Canal-N con la señal proveniente de un timer 555, el cual genera una señal PWM cuyo ciclo de trabajo es controlado por el potenciómetro RV1.

La salida del timer 555 se conecta al terminal Gate del MOSFET, el terminal Source se conecta a tierra, y el terminal Drain se conecta al negativo de la carga, de esta manera cuando el MOSFET esté en corte la carga no recibe alimentación y por ende permanecerá apagada, por el contrario cuando el MOSFET esté encendido, circulará corriente y la carga se encenderá.

<sup>[1]</sup> Creative Creator. (2020, Mar 17). LED Dimmer Circuit with 555 Timer. [hackster.io](https://www.hackster.io/dhritimanhb2015/led-dimmer-circuit-with-555-timer-bc30f7). <https://www.hackster.io/dhritimanhb2015/led-dimmer-circuit-with-555-timer-bc30f7>

En la figura 2, se muestra la salida del timer 555 cuando se varía la posición del potenciómetro RV1, se puede ver como cambia el ciclo de trabajo de la señal, es decir, se controla el tiempo en que la señal permanece activa, el máximo siendo la señal activa en todo momento, y el mínimo, la señal inactiva o apagada en todo momento.



**Figura 2: Señal generada por el timer 555 para diferentes posiciones del potenciómetro RV1**

El timer 555 genera una señal PWM de frecuencia relativamente constante, como se puede ver en la figura 2 en la cual aun variando el ciclo de trabajo el periodo sigue siendo aproximadamente el mismo: aproximadamente 0.405 ms. Esta frecuencia fija es controlada por el capacitor C2, la resistencia R2 y el valor total del potenciómetro RV1; siendo el calculo para la frecuencia el siguiente:

$$f = (5 \cdot (R1 + RV1) \cdot C2)^{-1}$$

Con los valores elegidos, 1 kΩ para R1, 50kΩ para RV1 y 10nF para C2, la frecuencia resulta:

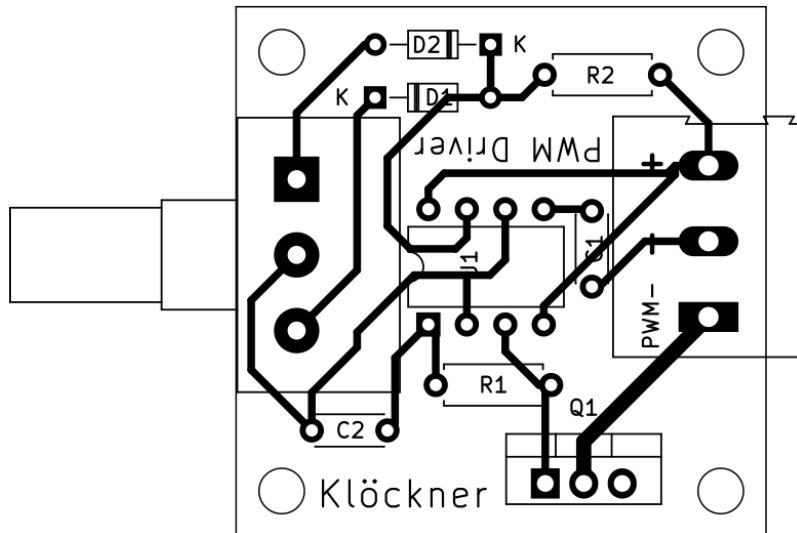
$$f = (5 \cdot 51k\Omega \cdot 10nF)^{-1} \Rightarrow f \approx 2222Hz$$

Teniendo en cuenta que la frecuencia es aproximadamente 2000 Hz, la carga se enciende y apaga muy rápido, utilizando un diodo LED como carga, y variando el ciclo de trabajo de la señal PWM se enciende y apaga el LED muy rápido, más rápido de lo que los ojos humanos pueden percibir, por lo que se logra un efecto de atenuación del LED, en función de la posición del potenciómetro. Este controlador PWM también puede ser utilizado para variar la velocidad de motores de corriente continua de igual forma en que se varia la intensidad del LED, encendiendo y apagando la fuente muchas veces por segundo.

## Diseño de Placa Base

En la figura 3 se muestra una vista superior de la placa base del circuito, también realizado utilizando KiCAD. Cabe destacar que en la figura se ha ocultado el plano a tierra y la placa en sí, en donde se colocan los componentes, tiene opacidad nula de manera que se aprecien mejor los componentes.

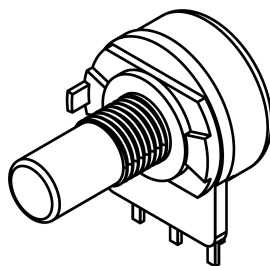
La mayoría de las pistas de la placa base tienen un espesor de 20 mils, solo en la pista de salida (pin central del MOSFET Q1) se ha utilizado un diámetro de aproximadamente 40 mils (1mm) puesto que por ahí circula la corriente de la carga, la cual puede llegar a valores muy altos, en principio limitado por los parámetros máximos de la fuente y el MOSFET Q1.



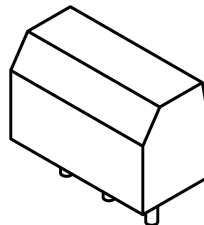
**Figura 3: Diseño Placa Base a Partir del Circuito en KiCAD**

Para la vista en 3D de la placa, se han utilizado los modelos disponibles en KiCAD, a excepción de los modelos del potenciómetro, el transistor de paquete TO-220 y la bornera, debido a que, en el caso del potenciómetro y la bornera no se incluyen en la librería estándar de KiCAD, en cuanto al paquete TO-220 se utilizó una versión modificada del modelo incluido en la librería estándar de KiCAD, en esta versión modificada se cortan los pines de modo que se asemeje a una versión del mismo ya montado y soldado en la placa.

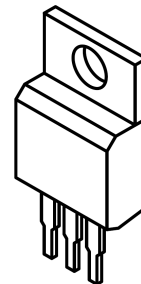
En la figura 4 se pueden ver vistas axonométricas de los modelos propios diseñados en FreeCAD. En la figura 4.1 se muestra el modelo del potenciómetro, en la figura 4.2 se muestra el modelo de la bornera y en la figura 4.3, se muestra la versión modificada del paquete TO-220.



4.1. Potenciómetro



4.2. Bornera



4.3. TO-220

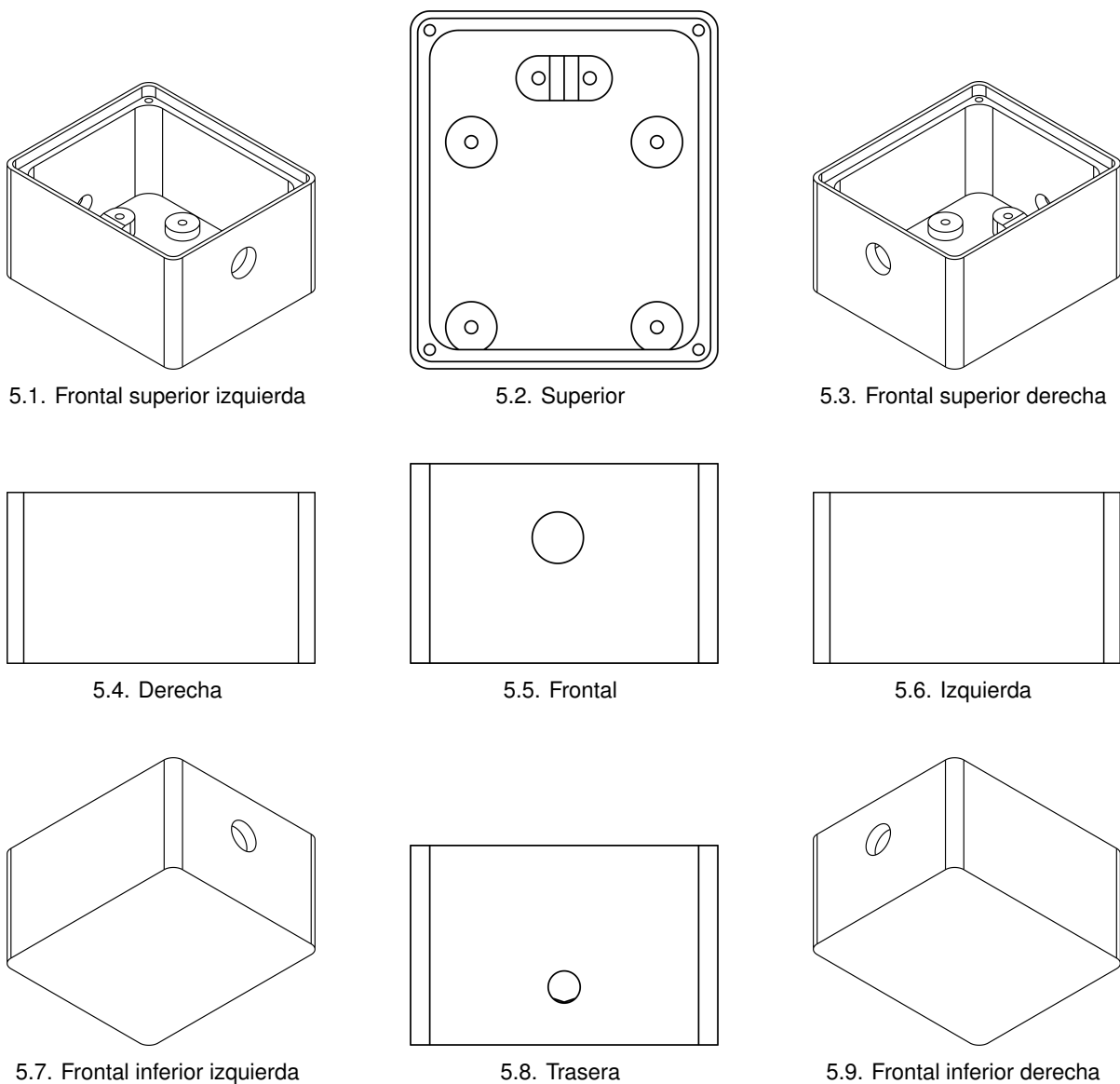
**Figura 4: Vistas axonométricas de los modelos 3D propios**

En ambos diseños propios (potenciómetro y bornera) se puede ver que el nivel de detalle no es el máximo, ya que por ejemplo en la bornera faltarían los tornillos, o en el potenciómetro faltaría modelar la soldadura de los pines con la placa del mismo; se optó por este nivel de detalle ya que como veremos es suficiente para modelar el gabinete que contendrá la placa base. En caso de querer un mayor detalle, es más conveniente recurrir a librerías de terceros en caso de que estén disponibles.

## Diseño de Gabinete

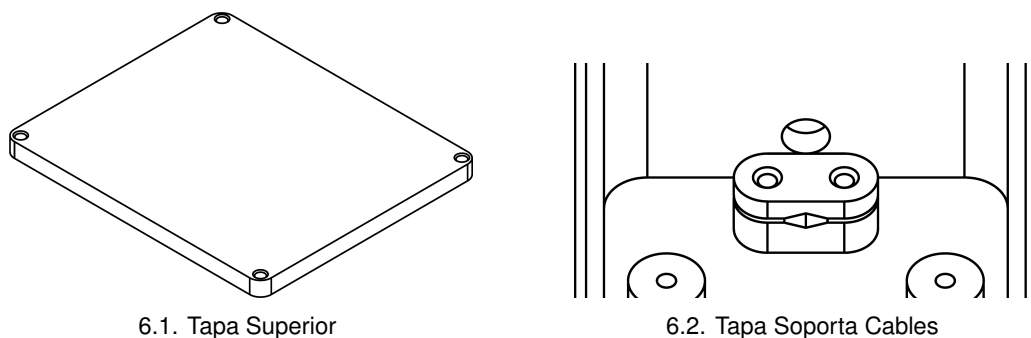
Para el diseño del gabinete se exporta la vista en 3D de la placa base de KiCAD, y se importa en FreeCAD, teniendo el modelo 3D de la placa base en FreeCAD, se comienza a diseñar el gabinete en torno a las dimensiones de la placa, intentando minimizar las dimensiones del mismo e intentando que el proceso de ensamble sea sencillo y además teniendo en cuenta el tiempo de impresión del mismo.

En la figura 5 se muestra una serie completa de vistas del gabinete ya finalizado, excluyendo la tapa superior del gabinete, y la tapa superior del soporte para cables.



**Figura 5: Vistas sin Tapa del Gabinete Modelado en FreeCAD**

Las dimensiones del gabinete visto de frente (figura 5.5) son 48 mm de ancho, 31 mm de alto y 56 mm de profundidad, para las paredes y la tapa superior del gabinete se utilizó 3 mm de espesor. Con estas dimensiones el tiempo de impresión resulta de 68 minutos según SuperSlicer (software similar a ultimaker CURA), utilizando la impresora 3D Prusa i3 MK2S con extrusor de 0.4 mm y altura de capa de 0.35 mm.



**Figura 6: Vistas de Tapa del Gabinete**

En la figura 6 se muestran las tapas faltantes que no se muestran en la figura 5.

## Construcción de la Placa Base

Para la producción de la placa base se utilizó un servicio de mecanizado CNC de una placa de cobre FR4, los componentes se compraron en una tienda de electronica y luego se soldaron a mano.

### Materiales y Costo de Producción

En la tabla 1 a continuación se muestra la lista de materiales necesarios para el armado de la placa base, también se incluye una lista de precios de referencia de cada componente obtenidos de la tienda [Microelectrónica Componentes SRL](#) y al final se muestra el precio total, el cual resulta \$13.674,0 pesos argentinos, o el equivalente en dolares siendo aproximadamente \$13,0.

| Componente               | Cantidad | Precio [ARS \$] |
|--------------------------|----------|-----------------|
| Capacitor cerámico 10 nF | 2        | 90,4            |
| Diodo 4148               | 2        | 34,4            |
| Bornera triple           | 1        | 1.416,0         |
| MOSFET Canal-N IRF 1407  | 1        | 1.823,3         |
| Resistencia 330 kΩ       | 1        | 87,3            |
| Resistencia 10 kΩ        | 1        | 87,3            |
| Resistencia 1 kΩ         | 1        | 87,3            |
| Potenciómetro 100 kΩ     | 1        | 1.132,9         |
| Temporizador NE555P      | 1        | 687,5           |
| Impresión de Gabinete    | 1        | 4.200,0         |
| Mecanizado de PCB        | 1        | 4.030,0         |
| <b>Total</b>             |          | <b>13.673,0</b> |

**Tabla 1: Resultados obtenidos con el modelo de orden 0 y exponencial**

Por supuesto en caso de querer comercializarse se pueden reducir mucho los costos de producción, por ejemplo en la placa base mediante la utilización de componentes más baratos como lo son los componentes SMD, o en el gabinete, mediante paredes más finas, o a su vez mediante la utilización de componentes SMD, se puede hacer el gabinete y la placa base mas chicos, reduciendo también el coste de producción de ambos. También en caso de querer producir en cantidad se pueden obtener descuentos tanto en la compra de componentes electrónicos como en la impresión y mecanizado del gabinete y la placa base respectivamente.

## Consideraciones para la próxima versión

Luego del ensamble final del controlador se encontraron algunos inconveniente: en primer lugar al girar el potenciómetro RV1 en sentido horario se disminuye el ciclo de trabajo de la señal producida por el timer 555, esto es contra-intuitivo, ya que por lo general en sentido horario se incrementa la intensidad (piense en el control de volumen de un radio), una solución rápida a esto es invertir el sentido de los diodos D1 y D2. Otro inconveniente detectado utilizando un LED como carga, es la inestabilidad que se produce en la salida cuando el ciclo de trabajo de la señal es bajo, esto puede deberse a que cuando la salida del timer 555 esta apagada el terminal Drain del MOSFET queda flotando, una solución a esto es agregar una resistencia de pull-down entre los terminales 1 y 2 de la bornera J1. Por ultimo, para la próxima version resultaría conveniente utilizar tornillos con medidas estándar que sean fáciles de conseguir e incrementar la tolerancia entre las paredes del gabinete y los agujeros para en donde se enroscan los mismos.

## Conclusión

En este trabajo hemos visto el proceso de diseño y ensamble de un dispositivo electrónico, desde el circuito “en papel” hasta el producto finalizado listo para ser utilizado y/o instalado.

Utilizamos en su totalidad herramientas de código abierto (open-source) que no requieren de una licencia para utilizarlas, si bien en algunos casos se encuentran errores o fallos, hay que tener presente que son de código abierto, por lo que es fácil reportar errores a los desarrolladores.

En cuanto al coste de producción, es muy elevado para lo que es el controlador, hay que tener en cuenta que el diseño del circuito y el tipo de producción es antiguo, a día de hoy se ha dejado de utilizar componentes through-hole y se utiliza en la mayoría de casos componentes SMD, así como también microcontroladores, ya que han decrementado mucho su valor en los últimos años.